



등록특허 10-2091408



(19) 대한민국특허청(KR)
(12) 등록특허공보(B1)

(45) 공고일자 2020년03월20일
(11) 등록번호 10-2091408
(24) 등록일자 2020년03월16일

- (51) 국제특허분류(Int. Cl.)
HO4L 1/08 (2006.01) *HO4L 1/00* (2006.01)
HO4L 29/06 (2006.01) *HO4W 28/06* (2009.01)
- (52) CPC특허분류
HO4L 1/08 (2013.01)
HO4L 69/22 (2013.01)
- (21) 출원번호 10-2017-7021714
- (22) 출원일자(국제) 2016년02월03일
심사청구일자 2019년09월30일
- (85) 번역문제출일자 2017년08월02일
- (65) 공개번호 10-2017-0113564
- (43) 공개일자 2017년10월12일
- (86) 국제출원번호 PCT/US2016/016381
- (87) 국제공개번호 WO 2016/126828
국제공개일자 2016년08월11일
- (30) 우선권주장
62/112,048 2015년02월04일 미국(US)
15/013,959 2016년02월02일 미국(US)

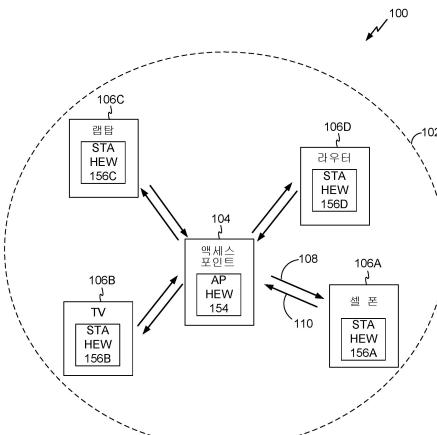
- (56) 선행기술조사문현
US20150009894 A1
KR1020140053128 A
KR1020110025953 A

전체 청구항 수 : 총 18 항

심사관 : 신유식

(54) 발명의 명칭 **픽싱-레이트 무선 통신들에서 신호 반복을 통한 강건한 조기 검출****(57) 요 약**

무선으로 통신하는 방법은 무선 디바이스에서, 제 1 프리앰블 필드를 포함하는 패킷을 생성하는 단계를 포함한다. 방법은 제 1 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 반복되는 프리앰블 필드를 생성하는 단계를 더 포함한다. 방법은 무선 디바이스로부터의 패킷을 송신하는 단계를 더 포함한다. 패킷은 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함한다.

대 표 도 - 도1

(52) CPC특허분류

H04W 28/06 (2013.01)

H04L 2001/0093 (2013.01)

명세서

청구범위

청구항 1

무선 통신 방법으로서,

제1 무선 디바이스에서 제2 무선 디바이스로부터 송신되는 패킷을 수신하는 단계;

상기 패킷의 제1 프리앰블 필드를 식별하는 단계;

상기 패킷의 반복되는 프리앰블 필드(repeated preamble field)를 식별하는 단계 – 상기 반복되는 프리앰블 필드는 상기 제1 프리앰블 필드에 주파수-도메인 극성 시퀀스(frequency-domain polarity sequence)가 곱해진 것이고, 상기 주파수-도메인 극성 시퀀스는 -1 및 +1로 구성되는 사전 결정된 시퀀스를 포함함 –; 및

상기 제2 무선 디바이스에 의해 수행된 상기 주파수-도메인 극성 시퀀스 곱을 반전(reverse) 시키기 위해서, 상기 반복되는 프리앰블 필드에 상기 주파수-도메인 극성 시퀀스를 곱함으로써 상기 제1 무선 디바이스에서 정정된 프리앰블 필드(corrected preamble field)를 생성하는 단계를 포함하는, 무선 통신 방법.

청구항 2

제 1 항에 있어서,

상기 제1 프리앰블 필드와 상기 정정된 프리앰블 필드 사이에서 자기-상관(auto-correlation)을 수행하는 단계를 더 포함하는, 무선 통신 방법.

청구항 3

제 2 항에 있어서,

상기 자기-상관의 결과를 결정하는 단계;

상기 자기-상관 결과를 임계치와 비교하는 단계; 및

상기 자기-상관의 결과가 상기 임계치 미만이라는 결정에 응답하여, 상기 패킷의 디코딩을 억제하는 단계를 더 포함하는, 무선 통신 방법.

청구항 4

제 2 항에 있어서,

상기 자기-상관의 결과를 결정하는 단계;

상기 자기-상관 결과를 임계치와 비교하는 단계; 및

상기 자기-상관의 결과가 상기 임계치를 초과한다는 결정에 응답하여, 상기 패킷을 제2 패킷 탑입 대신에 제1 패킷 탑입으로서 해석하는 단계를 더 포함하는, 무선 통신 방법.

청구항 5

제 1 항에 있어서,

상기 제1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩 가능하고, 상기 패킷은 상기 복수의 디바이스들의 서브셋트만이 디코딩 가능한 제2 프리앰블 필드를 포함하는, 무선 통신 방법.

청구항 6

제 1 항에 있어서,

상기 제1 프리앰블 필드의 길이 표시(length indication)를 식별하는 단계;

상기 길이 표시의 값이 3에 의해 나누어 떨어지는지(evenly divisible) 여부를 결정하는 단계; 및
상기 길이 표시의 값이 3에 의해 나누어 떨어지지 않는다는 결정에 응답하여, 상기 패킷을 제2 패킷 타입 대신
에 제1 패킷 타입으로 해석하는 단계를 더 포함하는, 무선 통신 방법.

청구항 7

제 1 항에 있어서,

상기 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함하고,

상기 반복되는 프리앰블 필드는 RL-SIG(repeated legacy signal) 필드를 포함하는, 무선 통신 방법.

청구항 8

제 1 항에 있어서,

상기 반복되는 프리앰블 필드의 극성은 추가적인 정보를 반송(carry)하지 않는, 무선 통신 방법.

청구항 9

무선 통신을 수행하도록 구성된 장치로서,

제1 무선 디바이스에서 제2 무선 디바이스로부터 송신되는 패킷을 수신하도록 구성된 수신기; 및

상기 수신기와 커플링된 프로세서를 포함하며,

상기 프로세서는,

상기 패킷의 제1 프리앰블 필드를 식별하고;

상기 패킷의 반복되는 프리앰블 필드(repeated preamble field)를 식별하고 – 상기 반복되는 프리앰블 필드는
상기 제1 프리앰블 필드에 주파수-도메인 극성 시퀀스(frequency-domain polarity sequence)가 곱해진 것이고,
상기 주파수-도메인 극성 시퀀스는 -1 및 +1로 구성되는 사전 결정된 시퀀스를 포함함 –; 그리고

상기 제2 무선 디바이스에 의해 수행된 상기 주파수-도메인 극성 시퀀스 곱을 반전(reverse) 시키기 위해서, 상
기 반복되는 프리앰블 필드에 상기 주파수-도메인 극성 시퀀스를 곱함으로써 상기 제1 무선 디바이스에서 정정
된 프리앰블 필드(corrected preamble field)를 생성하도록 구성되는, 무선 통신을 수행하도록 구성된 장치.

청구항 10

제 9 항에 있어서,

상기 프로세서는 상기 제1 프리앰블 필드와 상기 정정된 프리앰블 필드 사이에서 자기-상관(auto-correlation)을 수행하도록 추가로 구성되는, 무선 통신을 수행하도록 구성된 장치.

청구항 11

제 10 항에 있어서,

상기 프로세서는,

상기 자기-상관의 결과를 결정하고;

상기 자기-상관 결과를 임계치와 비교하고; 그리고

상기 자기-상관의 결과가 상기 임계치 미만이라는 결정에 응답하여, 상기 패킷의 디코딩을 억제하도록 추가로
구성되는, 무선 통신을 수행하도록 구성된 장치.

청구항 12

제 10 항에 있어서,

상기 프로세서는,

상기 자기-상관의 결과를 결정하고;

상기 자기-상관 결과를 임계치와 비교하고; 그리고

상기 자기-상관의 결과가 상기 임계치를 초과한다는 결정에 응답하여, 상기 패킷을 제2 패킷 타입 대신에 제1 패킷 타입으로서 해석하도록 추가로 구성되는, 무선 통신을 수행하도록 구성된 장치.

청구항 13

제 9 항에 있어서,

상기 제1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능하고, 상기 패킷은 상기 복수의 디바이스들의 서브세트만이 디코딩가능한 제2 프리앰블 필드를 포함하는, 무선 통신을 수행하도록 구성된 장치.

청구항 14

제 9 항에 있어서,

상기 프로세서는,

상기 제1 프리앰블 필드의 길이 표시(length indication)를 식별하고;

상기 길이 표시의 값이 3에 의해 나누어 떨어지는지(evenly divisible) 여부를 결정하고; 그리고

상기 길이 표시의 값이 3에 의해 나누어 떨어지지 않는다는 결정에 응답하여, 상기 패킷을 제2 패킷 타입 대신에 제1 패킷 타입으로 해석하도록 추가로 구성되는, 무선 통신을 수행하도록 구성된 장치.

청구항 15

제 9 항에 있어서,

상기 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함하고,

상기 반복되는 프리앰블 필드는 RL-SIG(repeated legacy signal) 필드를 포함하는, 무선 통신을 수행하도록 구성된 장치.

청구항 16

제 9 항에 있어서,

상기 반복되는 프리앰블 필드의 극성을 추가적인 정보를 반송(carry)하지 않는, 무선 통신을 수행하도록 구성된 장치.

청구항 17

무선 통신을 수행하도록 구성된 장치로서,

제1 무선 디바이스에서 제2 무선 디바이스로부터 송신되는 패킷을 수신하기 위한 수단;

상기 패킷의 제1 프리앰블 필드를 식별하기 위한 수단;

상기 패킷의 반복되는 프리앰블 필드(repeated preamble field)를 식별하기 위한 수단 – 상기 반복되는 프리앰블 필드는 상기 제1 프리앰블 필드에 주파수-도메인 극성 시퀀스(frequency-domain polarity sequence)가 곱해진 것이고, 상기 주파수-도메인 극성 시퀀스는 -1 및 +1로 구성되는 사전 결정된 시퀀스를 포함함 –; 및

상기 제2 무선 디바이스에 의해 수행된 상기 주파수-도메인 극성 시퀀스 곱을 반전(reverse)시키기 위해서, 상기 반복되는 프리앰블 필드에 상기 주파수-도메인 극성 시퀀스를 곱함으로써 상기 제1 무선 디바이스에서 정정된 프리앰블 필드(corrected preamble field)를 생성하기 위한 수단을 포함하는, 무선 통신을 수행하도록 구성된 장치.

청구항 18

코드를 포함하는 비-일시적 컴퓨터 판독가능한 저장 매체로서,

실행되는 경우, 상기 코드는 장치로 하여금,

제1 무선 디바이스에서 제2 무선 디바이스로부터 송신되는 패킷을 수신하게 하고;

상기 패킷의 제1 프리앰블 필드를 식별하게 하고;

상기 패킷의 반복되는 프리앰블 필드(repeated preamble field)를 식별하게 하고 – 상기 반복되는 프리앰블 필드는 상기 제1 프리앰블 필드에 주파수-도메인 극성 시퀀스(frequency-domain polarity sequence)가 곱해진 것이고, 상기 주파수-도메인 극성 시퀀스는 -1 및 +1로 구성되는 사전 결정된 시퀀스를 포함함 –; 그리고

상기 제2 무선 디바이스에 의해 수행된 상기 주파수-도메인 극성 시퀀스 곱을 반전(reverse) 시키기 위해서, 상기 반복되는 프리앰블 필드에 상기 주파수-도메인 극성 시퀀스를 곱함으로써 상기 제1 무선 디바이스에서 정정된 프리앰블 필드(corrected preamble field)를 생성하게 하는, 비-일시적 컴퓨터 판독가능한 저장 매체.

청구항 19

삭제

청구항 20

삭제

발명의 설명

기술 분야

[0001] 본 개시물의 특정 양상들은 일반적으로 무선 통신들에 관한 것으로, 더 구체적으로는, 무선 네트워크에서의 통신들의 검출을 위한 방법들 및 장치들에 관한 것이다.

배경 기술

[0002] 많은 전기 통신 시스템들에서, 통신 네트워크들은 몇몇 인터랙팅하는 공간적으로 분리된 디바이스들 사이에서 메시지들을 교환하기 위하여 사용된다. 네트워크들은 예컨대, 대도시, 근거리 또는 개인 영역일 수 있는 지리적 범위에 따라 분류될 수 있다. 이러한 네트워크들은 WAN(wide area network), MAN(metropolitan area network), LAN(local area network) 또는 PAN(personal area network)으로서 각각 지정될 수 있다. 네트워크들은 또한 다양한 네트워크 노드들과 디바이스들의 상호연결에 사용되는 교환/라우팅 기법(예컨대, 회선 교환 대 패킷 교환), 송신에 채용되는 물리적 매체들의 타입(예컨대, 유선 대 무선) 및 사용되는 통신 프로토콜들의 세트(예컨대, 인터넷 프로토콜 슈트, SONET(Synchronous Optical Networking), 이더넷 등)에 따라 상이하다.

[0003] 네트워크 엘리먼트들이 이동식이고, 따라서, 동적 연결 필요성을 가질 때, 또는 네트워크 아키텍처가 고정식 토플로지 보다는 애드 흑 내에서 형성되는 경우, 무선 네트워크들이 종종 선호된다. 무선 네트워크들은 라디오, 마이크로파, 적외선, 광(optical) 등의 주파수 대역들에서의 전자기파들을 사용하여 비유도 전파(unguided propagation) 모드에서 무형의 물리적 매체들을 채용한다. 무선 네트워크들은 고정식 유선 네트워크들과 비교될 때 사용자 이동성 및 신속한 필드 전개를 유리하게 조장한다.

[0004] 다수의 디바이스들 사이에서 무선으로 통신되는 정보의 볼륨 및 복잡도가 계속 증가하므로, 물리 계층 제어신호들에 대해 요구되는 오버헤드 대역폭이 적어도 선형적으로 계속 증가한다. 물리 계층 제어 정보를 전달하는데 활용되는 비트들의 수는 요구되는 오버헤드의 중요한 부분이 되었다. 따라서, 제한된 통신 자원들에 있어서, 특히, 다수의 타입들의 트래픽이 액세스 포인트로부터 다수의 단말들로 동시에 전송될 때, 이 물리 계층 제어 정보를 전달하는데 요구되는 비트들의 수를 감소시키는 것이 바람직하다. 동시에, 신호 검출의 신뢰도를 개선하는 것이 바람직하다. 따라서, 맵팅-레이트 송신들에 대한 개선된 프로토콜에 대한 필요성이 존재한다.

발명의 내용

[0005] 첨부되는 청구항들의 범위 내의 시스템들, 방법들, 및 디바이스들의 다양한 구현들은 각각 몇몇 양상들을 가지고, 그 양상들 중 어떤 단일의 양상도 본원에서 설명되는 바람직한 속성들을 단독으로 담당하지는 않는

다. 첨부되는 청구항들의 범위를 제한하지 않으면서, 일부 특징들이 본원에서 설명된다.

[0006] 본 명세서에서 설명되는 청구 대상의 하나 또는 그 초파의 구현들의 세부사항들은 첨부한 도면들 및 아래의 설명에서 기술된다. 다른 특징들, 양상들 및 이점들은 설명, 도면들 및 청구항들로부터 명백해질 수 있다. 다음의 도면들의 상대적 치수(dimension)들이 실척대로 도시되지 않을 수 있다는 점이 주목된다.

[0007] 본 개시물의 하나의 양상은 무선 통신 방법을 제공한다. 방법은 무선 디바이스에서, 제 1 프리앰블 필드를 포함하는 패킷을 생성하는 단계를 포함한다. 방법은 제 1 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 반복되는 프리앰블 필드를 생성하는 단계를 더 포함한다. 방법은 무선 디바이스로부터의 패킷을 송신하는 단계를 더 포함한다. 패킷은 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함한다.

[0008] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다.

[0009] 다양한 실시예들에서, 방법은 제 2 프리앰블 필드를 제 2 주파수-도메인 극성 시퀀스와 곱함으로써 제 2 반복되는 프리앰블 필드를 생성하는 단계를 더 포함할 수 있다. 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함할 수 있고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하고, 제 1 반복되는 프리앰블 필드는 RL-SIG(repeated legacy signal) 필드를 포함할 수 있다.

[0010] 또 다른 양상은 무선 통신을 수행하도록 구성되는 장치를 제공한다. 장치는 제 1 프리앰블 필드를 포함하는 패킷을 생성하도록 구성된 프로세서를 포함한다. 프로세서는 제 1 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 반복되는 프리앰블 필드를 생성하도록 추가로 구성된다. 장치는 장치로부터의 패킷을 송신하도록 구성된 송신기를 더 포함한다. 패킷은 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함한다.

[0011] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다.

[0012] 다양한 실시예들에서, 프로세서는 제 2 프리앰블 필드를 제 2 주파수-도메인 극성 시퀀스와 곱함으로써 제 2 반복되는 프리앰블 필드를 생성하도록 추가로 구성된다. 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함할 수 있고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하고, 제 1 반복되는 프리앰블 필드는 RL-SIG(repeated legacy signal) 필드를 포함할 수 있다.

[0013] 또 다른 양상은 무선 통신을 위한 또 다른 장치를 제공한다. 장치는 제 1 프리앰블 필드를 포함하는 패킷을 생성하기 위한 수단을 포함한다. 장치는 제 1 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 반복되는 프리앰블 필드를 생성하기 위한 수단을 더 포함한다. 장치는 장치로부터의 패킷을 송신하기 위한 수단을 더 포함한다. 패킷은 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함한다.

[0014] 다양한 실시예들에서, 제 1 프리앰бл 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰бл 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰бл 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다.

[0015] 다양한 실시예들에서, 장치는 제 2 프리앰бл 필드를 제 2 주파수-도메인 극성 시퀀스와 곱함으로써 제 2 반복되는 프리앰бл 필드를 생성하기 위한 수단을 더 포함할 수 있다. 패킷은 다른 반복되는 프리앰бл 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰бл 필드는 L-SIG(legacy signal) 필드를 포함할 수 있고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하고, 제 1 반복되는 프리앰бл 필드는 RL-SIG(repeated legacy signal) 필드를 포함할 수 있다.

[0016] 또 다른 양상은 비-일시적 컴퓨터 판독가능한 매체를 제공한다. 매체는, 실행되는 경우, 장치로 하여

금, 제 1 프리앰블 필드를 포함하는 패킷을 생성하게 하는 코드를 포함한다. 매체는, 실행되는 경우, 장치로 하여금, 제 1 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 반복되는 프리앰블 필드를 생성하게 하는 코드를 더 포함한다. 매체는, 실행되는 경우, 장치로 하여금, 장치로부터의 패킷을 송신하게 하는 코드를 더 포함한다. 패킷은 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함한다.

[0017] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다.

[0018] 다양한 실시예들에서, 매체는, 실행되는 경우, 장치로 하여금, 제 2 프리앰블 필드를 제 2 주파수-도메인 극성 시퀀스와 곱함으로써 제 2 반복되는 프리앰블 필드를 생성하게 하는 코드를 더 포함할 수 있다. 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함할 수 있고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하고, 제 1 반복되는 프리앰블 필드는 RL-SIG(repeated legacy signal) 필드를 포함할 수 있다.

[0019] 또 다른 양상은 또 다른 무선 통신 방법을 제공한다. 방법은 무선 디바이스에서 패킷을 생성하는 단계를 포함한다. 패킷은 L-SIG(legacy signal) 필드를 포함하는 레거시 프리앰블을 포함하고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하다. 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블(예컨대, 특정 레거시 시스템들에서 사용되는 프로토콜들과는 상이한 프로토콜, 이를테면, IEEE 802.11ax 높은 효율성 프로토콜에 따라 통신들에 대해 정의되는 프리앰블)을 더 포함할 수 있다. 방법은 주파수-도메인에서 ±1의 시퀀스로 제 1 프리앰블 필드를 마스킹함으로써 RL-SIG(repeated L-SIG) 필드를 생성하는 단계를 더 포함한다. 방법은 무선 디바이스로부터의 패킷을 송신하는 단계를 더 포함한다. 패킷은 L-SIG 필드 및 RL-SIG 필드를 포함한다.

[0020] 또 다른 양상은 무선 통신을 수행하도록 구성된 또 다른 장치를 제공한다. 장치는 패킷을 생성하도록 구성된 하나 또는 그 초과의 프로세서들을 포함한다. 패킷은 L-SIG(legacy signal) 필드를 포함하는 레거시 프리앰블을 포함하고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하다. 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블을 더 포함한다. 프로세서들은 주파수-도메인에서 ±1의 시퀀스로 제 1 프리앰블 필드를 마스킹함으로써 RL-SIG(repeated L-SIG) 필드를 생성하도록 추가로 구성된다. 장치는 장치로부터의 패킷을 송신하도록 구성된 송신기를 더 포함한다. 패킷은 L-SIG 필드 및 RL-SIG 필드를 포함한다.

[0021] 또 다른 양상은 또 다른 무선 통신 방법을 제공한다. 방법은 무선 디바이스에서, 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함하는 패킷을 수신하는 단계를 포함한다. 방법은 제 1 반복되는 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 정정된 프리앰블 필드를 생성하는 단계를 더 포함한다. 방법은 제 1 프리앰블 필드 및 정정된 프리앰블 필드를 자기-상관시키는 단계를 더 포함한다.

[0022] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블 필드를 포함할 수 있다. 다양한 실시예들에서, 방법은 상기 자기-상관의 결과가 임계치 미만인 경우 패킷을 디코딩하는 것을 억제하는 단계를 더 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스의 역을 포함할 수 있다.

[0023] 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다. 다양한 실시예들에서, 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있고, 방법은 다른 신호 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 또 다른 정정된 프리앰블 필드를 생성하는 단계를 더 포함한다.

[0024] 또 다른 양상은 무선 통신을 수행하도록 구성된 또 다른 장치를 제공한다. 장치는 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함하는 패킷을 수신하도록 구성된 수신기를 포함한다. 장치는 제 1 반복되는 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 정정된 프리앰블 필드를 생성하도록 구성된 프로세서를 더 포함한다. 프로세서는 제 1 프리앰블 필드 및 정정된 프리앰블 필드를 자기-상관시키도록 추가로 구성된다.

[0025] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블 필드를 포함할 수 있다. 다양한

실시예들에서, 프로세서는 상기 자기-상관의 결과가 임계치 미만인 경우 패킷을 디코딩하는 것을 억제하도록 추가로 구성될 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스의 역을 포함할 수 있다.

[0026] 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다. 다양한 실시예들에서, 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있다. 프로세서는 다른 신호 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 또 다른 정정된 프리앰블 필드를 생성하도록 추가로 구성될 수 있다.

[0027] 또 다른 양상은 무선 통신을 위한 또 다른 장치를 제공한다. 장치는 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함하는 패킷을 수신하기 위한 수단을 포함한다. 장치는 제 1 반복되는 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 정정된 프리앰블 필드를 생성하기 위한 수단을 더 포함한다. 장치는 제 1 프리앰블 필드 및 정정된 프리앰블 필드를 자기-상관시키기 위한 수단을 더 포함한다.

[0028] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩 가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩 가능할 수 있다. 다양한 실시예들에서, 장치는 상기 자기-상관의 결과가 임계치 미만인 경우 패킷을 디코딩하는 것을 억제하기 위한 수단을 더 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스의 역을 포함할 수 있다.

[0029] 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다. 다양한 실시예들에서, 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있다. 장치는 다른 신호 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 또 다른 정정된 프리앰블 필드를 생성하기 위한 수단을 더 포함할 수 있다.

[0030] 또 다른 양상은 또 다른 비-일시적 컴퓨터 판독 가능한 매체를 제공한다. 매체는, 실행되는 경우, 장치로 하여금, 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함하는 패킷을 수신하게 하는 코드를 포함한다. 매체는, 실행되는 경우, 장치로 하여금, 제 1 반복되는 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 정정된 프리앰블 필드를 생성하게 하는 코드를 더 포함한다. 매체는, 실행되는 경우, 장치로 하여금, 제 1 프리앰블 필드 및 정정된 프리앰블 필드를 자기-상관시키기 하는 코드를 더 포함한다.

[0031] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩 가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩 가능할 수 있다. 다양한 실시예들에서, 매체는, 실행되는 경우, 장치로 하여금, 상기 자기-상관의 결과가 임계치 미만인 경우 패킷을 디코딩하는 것을 억제하게 하는 코드를 더 포함할 수 있다. 다양한 실시예들에서, 제 1 주파수-도메인 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스의 역을 포함할 수 있다.

[0032] 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다. 다양한 실시예들에서, 패킷은 다른 반복되는 프리앰블 필드를 포함할 수 있다. 매체는, 실행되는 경우, 장치로 하여금, 다른 신호 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 또 다른 정정된 프리앰블 필드를 생성하게 하는 코드를 더 포함할 수 있다.

[0033] 또 다른 양상은 또 다른 무선 통신 방법을 제공한다. 방법은 무선 디바이스에서 패킷을 수신하는 단계를 포함한다. 패킷은 L-SIG(legacy signal) 필드를 포함하는 레거시 프리앰블을 포함하고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩 가능하다. 패킷은 RL-SIG(repeated L-SIG) 필드를 더 포함한다. 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩 가능할 수 있다. 방법은 주파수-도메인에서 ±1의 역 시퀀스로 RL-SIG 필드를 마스킹함으로써 정정된 L-SIG 필드를 생성하는 단계를 더 포함한다. 방법은 L-SIG 필드 및 정정된 L-SIG 필드를 자기-상관시키는 단계를 더 포함한다.

[0034] 또 다른 양상은 무선 통신을 수행하도록 구성된 또 다른 장치를 제공한다. 장치는 패킷을 수신하도록 구성된 수신기를 포함한다. 패킷은 L-SIG(legacy signal) 필드를 포함하는 레거시 프리앰블을 포함하고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩 가능하다. 패킷은 RL-SIG(repeated L-SIG) 필드를 더 포함한다. 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩 가능할 수 있다. 장치는 주파수-도메인에서 ±1의 역 시퀀스로 RL-SIG 필드를 마스킹함으로써 정정된 L-SIG 필드를 생성하도록 구성된 하나 또는 그 초과의 프로세서들을 더 포함한다. 프로세서들은 L-SIG 필드 및 정정된 L-SIG 필드를 자기-상관시키도록 추가로 구성된다.

도면의 간단한 설명

[0035]

[0035] 도 1은 본 개시물의 양상들이 채용될 수 있는 무선 통신 시스템의 예를 예시한다.

[0036] 도 2는 도 1의 무선 통신 시스템 내에서 채용될 수 있는 무선 디바이스에서 활용될 수 있는 다양한 컴포넌트들을 예시한다.

[0037] 도 3은 802.11 시스템들에 대해 이용가능한 채널들에 대한 채널 배정을 예시한다.

[0038] 도 4 및 도 5는 몇몇 IEEE 802.11 표준들에 대한 데이터 패킷 포맷들을 예시한다.

[0039] 도 6은 IEEE 802.11ac 표준에 대한 프레임 포맷을 예시한다.

[0040] 도 7은 백워드-호환가능한 다중 액세스 무선 통신들을 인에이블하기 위하여 사용될 수 있는 물리-계층 패킷의 예시적 구조를 예시한다.

[0041] 도 8은 무선 통신들을 인에이블하기 위하여 사용될 수 있는 업링크 또는 다운링크 물리-계층 패킷의 예시적 구조를 예시한다.

[0042] 도 9는 무선 통신들을 인에이블하기 위하여 사용될 수 있는 업링크 물리-계층 패킷의 또 다른 예시적 구조를 예시한다.

[0043] 도 10은 도 1의 무선 통신 시스템 내에서 채용될 수 있는 예시적 무선 통신 방법에 대한 플로우차트를 도시한다.

[0044] 도 11은 도 1의 무선 통신 시스템 내에서 채용될 수 있는 예시적 무선 통신 방법에 대한 또 다른 플로우차트를 도시한다.

발명을 실시하기 위한 구체적인 내용

[0036]

[0045] 신규한 시스템들, 장치들 및 방법들의 다양한 양상들은 첨부한 도면들을 참조하여 이하에서 더 충분하게 설명된다. 그러나, 개시되는 교시 사항들은 많은 상이한 형태들로 구현될 수 있으며, 본 개시물의 전반에 걸쳐 제시되는 임의의 특정 구조 또는 기능으로 제한되는 것으로 해석되지 않아야 한다. 오히려, 이 양상들은, 본 개시물이 철저하고 완전할 것이며, 개시물의 범위를 당업자들에게 완전히 전달하도록, 제공된다. 본원에서의 교시 사항들에 기초하여, 당업자는 개시물의 범위가, 발명의 임의의 다른 양상과 독립적으로 구현되든 또는 임의의 다른 양상과 조합하여 구현되든 간에, 본원에서 개시되는 신규한 시스템들, 장치들, 및 방법들의 임의의 양상을 커버하도록 의도된다는 것을 인식하여야 한다. 예컨대, 본원에서 기술되는 임의의 수의 양상들을 사용하여 장치가 구현될 수 있거나 또는 방법이 실시될 수 있다. 또한, 발명의 범위는 본원에서 기술되는 발명의 다양한 양상들에 추가하거나 또는 이 양상들과 다른 구조, 기능, 또는 구조 및 기능을 사용하여 실시되는 이러한 장치 또는 방법을 커버하도록 의도된다. 본원에서 개시되는 임의의 양상은 청구항의 하나 또는 그 초과의 엘리먼트들에 의해 구현될 수 있다는 것이 이해되어야 한다.

[0037]

[0046] 특정 양상들이 본원에서 설명되지만, 이 양상들의 많은 변형들 및 치환들은 개시물의 범위 내에 속한다. 바람직한 양상들의 일부 이익들 및 이점들이 언급되지만, 개시물의 범위는 특정 이익들, 용도들, 또는 목적들로 제한되도록 의도되지 않는다. 오히려, 개시물의 양상들은 상이한 무선 기술들, 시스템 구성들, 네트워크들 및 송신 프로토콜들에 광범위하게 적용가능하도록 의도되며, 이를 중 일부는 바람직한 양상들의 다음의 설명 및 도면들에서 예로서 예시된다. 상세한 설명 및 도면들은 제한하는 것이 아니라 단지 개시물의 예시에 불과하고, 개시물의 범위는 첨부되는 청구항들 및 그 등가물들에 의해 정의된다.

[0038]

[0047] 무선 네트워크 기술들은 다양한 타입들의 WLAN(wireless local area network)들을 포함할 수 있다. WLAN은 광범위하게 사용되는 네트워킹 프로토콜들을 채용하여 인근 디바이스들을 함께 상호 연결시키는데 사용될 수 있다. 본원에서 설명되는 다양한 양상들은, 임의의 통신 표준, 이를테면, WiFi 또는 더 일반적으로, IEEE 802.11 무선 프로토콜군 중 임의의 멤버에 적용할 수 있다. 예컨대, 본원에서 설명되는 다양한 양상들은 OFDMA(orthogonal frequency-division multiple access) 통신들을 지원하는 802.11 프로토콜과 같은 IEEE 802.11 프로토콜의 일부로서 사용될 수 있다.

[0039]

[0048] 일부 양상들에서, 무선 신호들은 802.11 프로토콜에 따라 송신될 수 있다. 일부 구현들에서, WLAN은 무선 네트워크에 액세스하는 컴포넌트들인 다양한 디바이스들을 포함한다. 예컨대, 2가지 타입들의 디바이스들: 액세스 포인트들(AP들) 및 클라이언트들(스테이션들 또는 STA들로 또한 지칭됨)이 존재할 수 있다. 일반적으로, AP는 WLAN에 대한 허브 또는 베이스 스테이션으로서 역할을 하고, STA는 WLAN의 사용자로서 역할을

할 수 있다. 예컨대, STA는 랩탑 컴퓨터, PDA(personal digital assistant), 모바일 폰 등일 수 있다. 예컨대, STA는 인터넷에 대한 또는 다른 광역 네트워크들에 대한 일반적 연결을 획득하기 위하여, WiFi 준수(compliant) 무선 링크를 통해 AP에 연결한다. 일부 구현들에서, STA는 또한 AP로서 사용될 수 있다.

[0040] [0049] AP(access point)는 또한, 베이스 스테이션, 무선 액세스 포인트, 액세스 노드 또는 유사한 용어를 포함하거나, 이들로 구현되거나, 또는 이들로 알려져 있을 수 있다.

[0041] [0050] 스테이션 "STA"는 또한, AT(access terminal), 가입자 스테이션, 가입자 유닛, 모바일 스테이션, 원격 스테이션, 원격 단말, 사용자 단말, 사용자 에이전트, 사용자 디바이스, 사용자 장비 또는 일부 다른 용어를 포함하거나, 이들로 구현되거나, 또는 이들로 알려져 있을 수 있다. 따라서, 본원에서 교시되는 하나 또는 그 초과의 양상들은 폰(예컨대, 셀룰러 폰 또는 스마트폰), 컴퓨터(예컨대, 랩탑), 휴대용 통신 디바이스, 헤드셋, 휴대용 컴퓨팅 디바이스(예컨대, 개인용 데이터 보조기), 엔터테인먼트 디바이스(예컨대, 음악 또는 비디오 디바이스 또는 위성 라디오), 게임 디바이스 또는 시스템, 글로벌 포지셔닝 시스템 디바이스, 또는 무선 매체를 통한 네트워크 통신을 위하여 구성되는 임의의 다른 적합한 디바이스에 통합될 수 있다.

[0042] [0051] 위에서 논의된 바와 같이, 본원에서 설명되는 디바이스들 중 특정 디바이스는, 예컨대, 802.11 표준을 구현할 수 있다. STA로서 사용되든, AP로서 사용되든, 아니면 다른 디바이스로서 사용되든 간에, 이러한 디바이스들은 스마트 미터링을 위하여 또는 스마트 그리드 네트워크에 사용될 수 있다. 이러한 디바이스들은 센서 애플리케이션들을 제공할 수 있거나, 또는 홈 오토메이션에서 사용될 수 있다. 디바이스들은, 대신에 또는 추가로, 예컨대, 개인 헬스케어(healthcare)를 위하여 헬스케어 상황(context)에서 사용될 수 있다. 이들은 또한, 감시에 사용되어 (예컨대, 핫스팟들에 의한 사용을 위하여) 확장된 범위의 인터넷 연결을 가능하게 하거나, 또는 기계-투-기계 통신들을 구현할 수 있다.

[0043] [0052] STA(station)들과 같은 다수의 디바이스들이 AP(access point)와 동시에 통신하게 허용하는 것이 유익할 수 있다. 예컨대, 이것은 다수의 STA들이 더 적은 시간 내에 AP로부터 응답을 수신하고, 더 적은 지연으로 AP로부터 데이터를 송신 및 수신할 수 있게 허용할 수 있다. 이것은 또한, AP가 더 많은 수의 디바이스들 전체와 통신하게 허용할 수 있으며, 또한 대역폭 사용을 더 효율적이게 할 수 있다. 다중 액세스 통신들을 사용함으로써, AP는, 예컨대, 80 MHz 대역폭 위에서 한 번에 4개의 디바이스들로 OFDM(orthogonal frequency-division multiplexing) 심볼들을 멀티플렉싱할 수 있고, 여기서, 각각의 디바이스는 20 MHz 대역폭을 활용한다. 따라서, 다중 액세스는, 그것이 AP가 자신에 대한 이용가능한 스펙트럼의 더 효율적 사용을 수행하게 허용할 수 있으므로, 일부 양상들에서 유익할 수 있다.

[0044] [0053] AP와 STA들 사이에서 송신되는 심볼들의 상이한 서브캐리어들(또는 톤들)을 상이한 STA들에 할당함으로써 802.11과 같은 OFDM 시스템에서의 이러한 다중 액세스 프로토콜들을 구현하는 것이 제안되었다. 이 방식에서, AP는 단일 송신된 OFDM 심볼로 다수의 STA들과 통신할 수 있고, 여기서, 심볼의 상이한 톤들은 상이한 STA들에 의해 디코딩 및 프로세싱되어, 따라서 다수의 STA들로의 동시적 데이터 전달을 허용한다. 이 시스템들은 때로는 OFDMA 시스템들로 지칭된다.

[0045] [0054] 이러한 톤 배정 방식은 본원에서 "HE"(high-efficiency) 시스템으로 지칭되고, 이러한 다중 톤 배정 시스템에서 송신된 데이터 패킷들은 HE(high-efficiency) 패킷들로 지칭될 수 있다. 백워드 호환가능한 프리앰블 필드들을 포함하는 이러한 패킷들의 다양한 구조들이 아래에서 상세하게 설명된다.

[0046] [0055] 도 1은 본 개시물의 양상들이 채용될 수 있는 무선 통신 시스템(100)의 예를 예시한다. 무선 통신 시스템(100)은 무선 표준, 예컨대, 802.11ah, 802.11ac, 802.11n, 802.11g 및 802.11b, 및 다른/추후 802.11 표준들 중 적어도 하나에 따라 동작할 수 있다. 무선 통신 시스템(100)은 고-효율 무선 표준, 예컨대, 802.11ax 표준에 따라 동작할 수 있다. 무선 통신 시스템(100)은 STA들(106A-106D)(이들은 일반적으로 본원에서 STA(들)(106)로 지칭될 수 있음)과 통신하는 AP(104)를 포함할 수 있다.

[0047] [0056] 다양한 프로세스들 및 방법들이 AP(104)와 STA들(106A-106D) 사이의 무선 통신 시스템(100)에서의 송신들을 위하여 사용될 수 있다. 예컨대, OFDM/OFDMA 기법들에 따라 AP(104)와 STA들(106A-106D) 사이에서 신호들이 전송 및 수신될 수 있다. 이러한 경우라면, 무선 통신 시스템(100)은 OFDM/OFDMA 시스템으로 지칭될 수 있다. 대안적으로, CDMA(code division multiple access) 기법들에 따라 AP(104)와 STA들(106A-106D) 사이에서 신호들이 전송 및 수신될 수 있다. 이러한 경우라면, 무선 통신 시스템(100)은 CDMA 시스템으로 지칭될 수 있다.

[0048] [0057] AP(104)로부터 STA들(106A-106D) 중 하나 또는 그 초과의 STA들로의 송신을 가능하게 하는 통신 링크는

DL(downlink)(108)로 지칭될 수 있고, STA들(106A-106D) 중 하나 또는 그 초과의 STA들로부터 AP(104)로의 송신을 가능하게 하는 통신 링크는 UL(uplink)(110)로 지칭될 수 있다. 대안적으로, 다운링크(108)는 순방향 링크 또는 순방향 채널로 지칭될 수 있고, 업링크(110)는 역방향 링크 또는 역방향 채널로 지칭될 수 있다.

[0049] [0058] AP(104)는 베이스 스테이션으로서 동작할 수 있으며, BSA(basic service area)(102)에서 무선 통신 커버리지를 제공할 수 있다. AP(104)와 연관되고 통신을 위하여 AP(104)를 사용하는 STA들(106A-106D)과 함께 AP(104)는 BSS(basic service set)로 지칭될 수 있다. 무선 통신 시스템(100)이 중심 AP(104)를 가지지 않을 수 있지만, 오히려 STA들(106A-106D) 사이의 피어-투-피어 네트워크로서 기능할 수 있다는 점이 주목될 수 있다. 따라서, 본원에서 설명되는 AP(104)의 기능들은 대안적으로 STA들(106A-106D) 중 하나 또는 그 초과의 STA에 의해 수행될 수 있다.

[0050] [0059] 일부 양상들에서, STA(106)는 통신들을 AP(104)에 전송하고 그리고/또는 AP(104)로부터 통신들을 수신하기 위하여 AP(104)와 연관하도록 요구될 수 있다. 하나의 양상에서, 연관에 대한 정보는 AP(104)에 의한 브로드캐스트에 포함된다. 이러한 브로드캐스트를 수신하기 위하여, STA(106)는, 예컨대, 커버리지 영역에 걸쳐 광범위한 커버리지 탐색을 수행할 수 있다. 탐색은 또한, 예컨대, 등대 방식으로 커버리지 영역을 스윕핑함으로써 STA(106)에 의해 수행될 수 있다. 연관에 대한 정보를 수신한 이후에, STA(106)는 연관 프로브 또는 요청과 같은 참조 신호를 AP(104)에 송신할 수 있다. 일부 양상들에서, AP(104)는 백홀 서비스들을 사용하여, 예컨대, 인터넷 또는 PSTN(public switched telephone network)과 같은 더 큰 네트워크와 통신할 수 있다.

[0051] [0060] 실시예에서, AP(104)는 AP HEW(high efficiency wireless controller)(154)를 포함한다. AP HEW(154)는 802.11 프로토콜을 사용하여 AP(104)와 STA들(106A-106D) 사이에서 통신들을 인에이블하기 위하여 본원에서 설명되는 동작들 전부 또는 그 일부를 수행할 수 있다. AP HEW(154)의 기능은 도 4-도 10에 대해 아래에서 더 상세하게 설명된다.

[0052] [0061] 대안적으로 또는 추가적으로, STA들(106A-106D)은 STA HEW(156)를 포함할 수 있다. STA HEW(156)는 802.11 프로토콜을 사용하여 STA들(106A-106D)과 AP(104) 사이에서 통신들을 인에이블하기 위하여 본원에서 설명되는 동작들 전부 또는 그 일부를 수행할 수 있다. STA HEW(156)의 기능은 도 2-도 10에 대해 아래에서 더 상세하게 설명된다.

[0053] [0062] 도 2는 도 1의 무선 통신 시스템(100) 내에서 채용될 수 있는 무선 디바이스(202)에서 활용될 수 있는 다양한 컴포넌트들을 예시한다. 무선 디바이스(202)는 본원에서 설명되는 다양한 방법들을 구현하도록 구성될 수 있는 디바이스의 예이다. 예컨대, 무선 디바이스(202)는 AP(104) 또는 STA들(106A-106D) 중 하나를 포함할 수 있다.

[0054] [0063] 무선 디바이스(202)는 무선 디바이스(202)의 동작을 제어하는 프로세서(204)를 포함할 수 있다. 프로세서(204)는 또한, CPU(central processing unit)로 또는 하드웨어 프로세서로 지칭될 수 있다. ROM(read-only memory), RAM(random access memory) 또는 둘 다를 포함할 수 있는 메모리(206)는 명령들 및 데이터를 프로세서(204)에 제공한다. 메모리(206)의 일부분은 또한, NVRAM(non-volatile random access memory)을 포함할 수 있다. 프로세서(204)는 전형적으로, 메모리(206) 내에 저장된 프로그램 명령들에 기초하여 논리적 그리고 산술적 연산들을 수행한다. 메모리(206)에서의 명령들은 본원에서 설명되는 방법들을 구현하도록 실행가능할 수 있다.

[0055] [0064] 프로세서(204)는 하나 또는 그 초과의 프로세서들로 구현되는 프로세싱 시스템을 포함하거나 또는 이의 컴포넌트일 수 있다. 하나 또는 그 초과의 프로세서들은 범용 마이크로프로세서들, 마이크로제어기들, DSP(digital signal processor)들, FPGA(field programmable gate array)들, PLD(programmable logic device)들, 제어기들, 상태 머신들, 게이티드 로직(gated logic), 이산 하드웨어 컴포넌트들, 전용 하드웨어 유한 상태 머신들, 또는 정보의 계산들 또는 다른 조작들을 수행할 수 있는 임의의 다른 적합한 엔티티들의 임의의 조합으로 구현될 수 있다.

[0056] [0065] 프로세싱 시스템은 또한 소프트웨어를 저장하기 위한 비-일시적 기계 판독가능한 매체들을 포함할 수 있다. 소프트웨어는 소프트웨어로 지칭되든, 펌웨어로 지칭되든, 미들웨어로 지칭되든, 마이크로코드로 지칭되든, 하드웨어 설명 언어로 지칭되든, 또는 다르게 지칭되든 간에, 임의의 타입의 명령들을 의미하도록 광범위하게 해석될 것이다. 명령들은 (예컨대, 소스 코드 포맷, 바이너리 코드 포맷, 실행가능한 코드 포맷 또는 코드의 임의의 다른 적합한 포맷으로) 코드를 포함할 수 있다. 명령들은, 하나 또는 그 초과의 프로세서들에 의해 실행되는 경우, 프로세싱 시스템으로 하여금 본원에서 설명되는 다양한 기능들을 수행하게 한다.

- [0057] [0066] 무선 디바이스(202)는 또한, 무선 디바이스(202)와 원격 위치 사이의 데이터의 송신 및 수신을 허용하기 위한 송신기(210) 및 수신기(212)를 포함할 수 있는 하우징(208)을 포함할 수 있다. 송신기(210) 및 수신기(212)는 트랜시버(214)로 조합될 수 있다. 안테나(216)는 하우징(208)에 부착되어 트랜시버(214)에 전기적으로 커플링될 수 있다. 무선 디바이스(202)는 또한, 다수의 송신기들, 다수의 수신기들, 다수의 트랜시버들 및/또는 다수의 안테나들을 포함할 수 있으며, 이들은, 예컨대, MIMO(multiple-input multiple-output) 통신들 동안 활용될 수 있다.
- [0058] [0067] 무선 디바이스(202)는 또한, 트랜시버(214)에 의해 수신된 신호들의 레벨을 검출 및 정량화하기 위한 노력으로 사용될 수 있는 신호 검출기(218)를 포함할 수 있다. 신호 검출기(218)는 총 에너지, 심볼당 서브캐리어당 에너지, 전력 스펙트럼 밀도 및 다른 신호들과 같은 이러한 신호들을 검출할 수 있다. 무선 디바이스(202)는 또한 신호들의 프로세싱 시 사용하기 위한 DSP(digital signal processor)(220)를 포함할 수 있다. DSP(220)는 송신을 위한 데이터 유닛을 생성하도록 구성될 수 있다. 일부 양상들에서, 데이터 유닛은 PPDU(physical layer data unit)를 포함할 수 있다. 일부 양상들에서, PPDU는 패킷으로 지칭된다.
- [0059] [0068] 무선 디바이스(202)는 일부 양상들에서 사용자 인터페이스(222)를 더 포함할 수 있다. 사용자 인터페이스(222)는 키패드, 마이크로폰, 스피커 및/또는 디스플레이를 포함할 수 있다. 사용자 인터페이스(222)는 무선 디바이스(202)의 사용자에게 정보를 전달하고 그리고/또는 사용자로부터의 입력을 수신하는 임의의 엘리먼트 또는 컴포넌트를 포함할 수 있다.
- [0060] [0069] 무선 디바이스(202)의 다양한 컴포넌트들은 버스 시스템(226)에 의해 함께 커플링될 수 있다. 버스 시스템(226)은, 데이터 버스를 포함할 수 있을 뿐만 아니라, 예컨대, 데이터 버스에 추가하여, 전력 버스, 제어 신호 버스 및 상태 신호 버스를 포함할 수 있다. 당업자들은 무선 디바이스(202)의 컴포넌트들이 함께 커플링될 수 있거나 또는 일부 다른 메커니즘을 사용하여 서로 입력들을 수신(accept) 또는 제공할 수 있다는 것을 인식할 수 있다.
- [0061] [0070] 다수의 별개의 컴포넌트들이 도 2에서 예시되지만, 당업자들은 컴포넌트들 중 하나 또는 그 초과의 컴포넌트들이 조합되거나, 또는 일반적으로 구현될 수 있다는 것을 인식할 수 있다. 예컨대, 프로세서(204)는 프로세서(204)에 대해 위에서 설명된 기능의 구현뿐만 아니라, 신호 검출기(218) 및/또는 DSP(220)에 대해 위에서 설명된 기능을 구현하기 위하여 사용될 수 있다. 추가로, 도 2에서 예시되는 컴포넌트들 각각은 복수의 별개의 엘리먼트들을 사용하여 구현될 수 있다.
- [0062] [0071] 위에서 논의된 바와 같이, 무선 디바이스(202)는 AP(104) 또는 STA들(106A-106D) 중 하나를 포함할 수 있으며, 통신들을 송신 및/또는 수신하기 위하여 사용될 수 있다. 무선 네트워크 내의 디바이스들 간에 교환되는 통신들은 패킷들 또는 프레임들을 포함할 수 있는 데이터 유닛들을 포함할 수 있다. 일부 양상들에서, 데이터 유닛들은 데이터 프레임들, 제어 프레임들 및/또는 관리 프레임들을 포함할 수 있다. 데이터 프레임들은 AP 및/또는 STA로부터 다른 AP들 및/또는 STA들로 데이터를 송신하기 위하여 사용될 수 있다. 제어 프레임들은 다양한 동작들(예컨대, 데이터의 확인응답 수신, AP들의 폴링, 영역-클리어링 동작들, 채널 포착, 캐리어-감지 유지 기능들 등)을 수행하기 위하여 그리고 데이터를 신뢰성 있게 전달하기 위하여 데이터 프레임들과 함께 사용될 수 있다. 관리 프레임들은 다양한 감시 기능들을 위하여(예컨대, 무선 네트워크들에 조인하고 무선 네트워크들로부터 이탈하기 위하여 등) 사용될 수 있다.
- [0063] [0072] 도 3은 802.11 시스템들에 대해 이용가능한 채널들에 대한 채널 배정을 예시한다. 다양한 IEEE 802.11 시스템들은 5, 10, 20, 40, 80 및 160 MHz 채널들과 같은 다수의 상이한 사이즈들의 채널들을 지원한다. 예컨대, 802.11ac 디바이스는 20, 40 및 80 MHz 채널 대역폭 수신 및 송신을 지원할 수 있다. 더 큰 채널은 2개의 인접하거나 또는 별개의 더 작은 채널들을 포함할 수 있다. 예컨대, 80 MHz 채널은 2개의 인접하거나 또는 별개의 40 MHz 채널들을 포함할 수 있다. 적어도 일부 IEEE 802.11 시스템들에서, 20 MHz 채널은 312.5 kHz만큼 서로 분리된 64개의 서브캐리어들을 포함한다. 이 서브캐리어들 중, 더 작은 수가 데이터를 반송하기 위하여 사용될 수 있다. 예컨대, 20 MHz 채널은 -1 내지 -28 그리고 1 내지 28로 넘버링되는 서브캐리어들 또는 56개의 서브캐리어들을 송신하는 것을 포함할 수 있다. 이 캐리어들 중 일부는 또한 파일럿 신호들을 송신하기 위하여 사용될 수 있다.
- [0064] [0073] 도 4 및 도 5는 몇몇 IEEE 802.11 표준들에 대한 데이터 패킷 포맷들을 예시한다. 먼저, 도 4를 참조하면, IEEE 802.11a, 11b 및 11g에 대한 패킷 포맷이 예시된다. 이 프레임은 쇼트 트레이닝 필드(422), 롱 트레이닝 필드(424) 및 신호 필드(426)를 포함한다. 트레이닝 필드들은 데이터를 송신하지 않지만, 그들은 데이터

터 필드(428)에서의 데이터를 디코딩하기 위하여 AP와 수신 STA들 사이의 동기화를 허용한다.

[0065] [0074] 신호 필드(426)는 전달되는 패킷의 본질에 대한 정보를 AP로부터 STA들로 전달한다. IEEE 802.11b/g 디바이스들에서, 이 신호 필드는 24 비트들의 길이를 가지며, BPSK 변조를 사용하는 6 Mb/s 레이트 및 ½의 코드 레이트로 단일 OFDM 심볼로서 송신된다. SIG 필드(426)에서의 정보는 패킷에서 데이터의 변조 방식(예컨대, BPSK, 16QAM, 64QAM 등)을 설명하는 4 비트들 및 패킷 길이에 대한 12 비트들을 포함한다. 이 정보는 패킷이 STA에 대해 의도되는 경우 패킷 내의 데이터를 디코딩하기 위하여 STA에 의해 사용된다. 패킷이 특정 STA에 대해 의도되지 않는 경우, STA는 SIG 심볼(426)의 길이 필드에서 정의되는 시간 기간 동안 임의의 통신 시도들을 연기할 수 있으며, 전력을 절약하기 위하여 최대 약 5.5 msec의 패킷 기간 동안 슬립 모드에 진입할 수 있다.

[0066] [0075] 피처들이 IEEE 802.11에 추가됨에 따라, 데이터 패킷들에서의 SIG 필드들의 포맷으로의 변화들은 추가적 정보를 STA들에 제공하도록 개발되었다. 도 5는 IEEE 802.11n 패킷에 대한 패킷 구조를 도시한다. IEEE 802.11 표준에의 11n 추가는 IEEE 802.11 호환가능한 디바이스들에 MIMO 기능을 추가하였다. IEEE 802.11b/g 디바이스들 및 IEEE 802.11n 디바이스들 둘 다를 포함하는 시스템들에 대한 백워드 호환가능성을 제공하기 위하여, IEEE 802.11n 시스템들에 대한 데이터 패킷은 또한, L-STF(422), L-LTF(424) 및 L-SIG(426)(이들은 "레거시" 필드들임을 나타내기 위한 프리픽스 L을 가짐)로서 서술되는, 이들 초기 시스템들의 STF, LTF 및 SIG 필드들을 포함한다. IEEE 802.11n 환경에서 STA들에 필요한 정보를 제공하기 위하여, 2개의 추가적 신호 심볼들(440 및 442)은 IEEE 802.11n 데이터 패킷에 추가되었다. 그러나, SIG 필드 및 L-SIG 필드(426)와는 대조적으로, 이 신호 필드들은 회전 BPSK 변조(또한 QBPSK 변조로 지칭됨)를 사용하였다. IEEE 802.11b/g를 이용하여 동작하도록 구성된 레거시 디바이스가 이러한 패킷을 수신하는 경우, 그것은 정상 11/b/g 패킷으로서 L-SIG 필드(426)를 수신 및 디코딩할 수 있다. 그러나, 디바이스가 추가적 비트들을 계속 디코딩함에 따라, 그들은 L-SIG 필드(426) 이후의 데이터 패킷의 포맷이 11/b/g 패킷의 포맷과 상이하기 때문에 성공적으로 디코딩되지 않을 수 있고, 이 프로세스 동안 디바이스에 의해 수행되는 CRC 체크는 실패(fail)할 수 있다. 이것은, 이 레거시 디바이스들로 하여금, 패킷의 프로세싱을 중단하지만, 초기에 디코딩된 L-SIG에서의 길이 필드에 의해 정의되는 시간 기간이 지날 때까지 임의의 추가적 동작들을 여전히 연기하게 한다. 이에 반해, IEEE 802.11n과 호환가능한 새로운 디바이스들은 HT-SIG 필드들에서 회전 변조를 감지하고, 802.11n 패킷으로서 패킷을 프로세싱할 것이다. 게다가, 11n 디바이스는 패킷이 11/b/g 디바이스에 대해 의도된다고 알 수 있는데, 그 이유는 11n 디바이스가 L-SIG(426) 이후의 심볼에서 QBPSK 이외의 임의의 변조를 감지하면, 11n 디바이스는 11/b/g 패킷으로서 이를 무시할 수 있기 때문이다. HT-SIG1 및 SIG2 심볼들 이후에, MIMO 통신에 적합한 추가적 트레이닝 필드들이 제공되고, 이어서 데이터(428)가 제공된다.

[0067] [0076] 도 6은 IEEE 802.11군에 다중-사용자 MIMO 기능을 추가시켰던 IEEE 802.11ac 표준에 대한 프레임 포맷을 예시한다. IEEE 802.11n과 유사하게, 802.11ac 프레임은 동일한 L-STF(legacy short training field)(422) 및 L-LTF(long training field)(424)를 포함한다. 802.11ac 프레임은 또한, 위에서 설명된 바와 같은 L-SIG(legacy signal) 필드(426)를 포함한다.

[0068] [0077] 다음으로, 802.11ac 프레임은 길이가 2개의 심볼들인 매우 높은 스루풋 신호(VHT-SIG-A1(450) 및 A2(452)) 필드를 포함한다. 이 신호 필드는 11/b/g 및 11n 디바이스들에 존재하지 않는 11ac 피처들과 관련된 추가적 구성 정보를 제공한다. VHT-SIG-A의 제 1 OFDM 심볼(450)은, 패킷에 대해 리스닝하는 임의의 802.11n 디바이스가 패킷을 802.11a 패킷인 것으로 여길 수 있고, L-SIG(426)의 길이 필드에서 정의되는 바와 같은 패킷 길이의 듀레이션 동안 패킷에 대해 연기할 수 있도록, BPSK를 사용하여 변조될 수 있다. 11/g에 따라 구성되는 디바이스들은 L-SIG(426) 필드 이후의 서비스 필드 및 MAC 헤더를 예상할 수 있다. 디바이스들이 이것을 디코딩하려고 시도하는 경우, 11n 패킷이 11b/g 디바이스에 의해 수신되는 경우의 프로시저와 유사한 방식으로 CRC 실패가 발생할 수 있고, 11/b/g 디바이스들은 또한 L-SIG 필드(426)에서 정의되는 기간 동안 연기할 수 있다. VHT-SIG-A의 제 2 심볼(452)은 90-도 회전된 BPSK로 변조된다. 이 회전된 제 2 심볼은 802.11ac 디바이스가 802.11ac 패킷으로서 패킷을 식별하게 허용한다. VHT-SIGA1(450) 및 A2(452) 필드들은 대역폭 모드, 단일 사용자 경우에 대한 MCS(modulation and coding scheme), 및 NSTS(number of space time streams)에 대한 정보, 및 다른 정보를 포함한다. VHT-SIGA1(450) 및 A2(452)는 또한, "1"로 세팅되는 다수의 예비 비트들을 포함할 수 있다. 레거시 필드들 및 VHT-SIGA1 및 A2 필드들은 이용가능한 대역폭의 각각의 20 MHz에 걸쳐 복제될 수 있다. 일부 구현들에서 복제가 정확한 카피이거나 또는 이를 수행한다는 것을 의미하도록 구성될 수 있지만, 필드들 등이 본원에서 설명되는 바와 같이 복제되는 경우 특정한 차이들이 존재할 수 있다. 예컨대, 다른 구현들은 특정 차이들을 가지도록 필드들을 의도적으로 복제할 수 있다.

[0069] [0078] VHT-SIG-A 이후에, 802.11ac 패킷은 VHT-STF를 포함할 수 있고, 이는 MIMO(multiple-input and

multiple-output) 송신에서 자동적 이득 제어 추정을 개선하도록 구성된다. 802.11ac 패킷의 다음 1 내지 8 필드들은 VHT-LTF들일 수 있다. 이것들은 MIMO 채널을 추정하고, 그 다음 수신된 신호를 등화하기 위하여 사용될 수 있다. 전송된 VHT-LTF들의 수는 사용자당 공간 스트림들의 수보다 크거나 또는 동일할 수 있다. 마지막으로, 데이터 필드 이전의 프리앰블의 마지막 필드는 VHT-SIG-B(454)이다. 이 필드는 BPSK 변조되며, 패킷 내의 유효 데이터의 길이에 대한 정보를 제공하고, 다중 사용자(MU) MIMO 패킷의 경우 MCS를 제공한다. 단일 사용자(SU)의 경우, 이 MCS 정보는 대신에 VHT-SIGA2에 포함된다. VHT-SIG-B 이후에, 데이터 심볼들이 송신된다.

[0070] [0079] 802.11ac가 다양한 새로운 피처들을 802.11n에 도입하였고, 11/g/n 디바이스들과 백워드 호환가능하였던 프리앰블 설계를 가지는 데이터 패킷을 포함하였으며, 또한 11ac의 새로운 피처들을 구현하는데 필요한 정보를 제공하였지만, 다중 액세스를 위한 OFDMA 톤 배정에 대한 구성 정보는 11ac 데이터 패킷 설계에 의해 제공되지 않는다. 새로운 프리앰블 구성들은 IEEE 802.11의 임의의 추후 버전 또는 OFDM 서브캐리어들을 사용하는 임의의 다른 무선 네트워크 프로토콜에서 이러한 피처들을 구현하도록 요구된다.

[0071] [0080] 도 7은 백워드-호환가능한 다중 액세스 무선 통신들을 인에이블하기 위하여 사용될 수 있는 물리-계층 패킷의 예시적 구조를 예시한다. 이 예시적 물리-계층 패킷에, L-STF(422), L-LTF(426) 및 L-SIG(426)를 포함하는 레거시 프리앰블이 포함된다. 다양한 실시예들에서, L-STF(422), L-LTF(426) 및 L-SIG(426) 각각은 20 MHz를 사용하여 송신될 수 있고, 다수의 카페들은 AP(104)(도 1)가 사용하는 스펙트럼의 각각의 20 MHz에 대해 송신될 수 있다. 당업자는 예시되는 물리-계층 패킷이 추가적 필드들을 포함할 수 있고, 필드들이 재배열, 제거 및/또는 리사이징될 수 있고, 필드들의 컨텐츠들이 변경될 수 있다는 것을 인식할 수 있다. 이 패킷은 또한 HE-SIG0 심볼(455) 및 하나 또는 그 초과의 HE-SIG1A 심볼들(457)(이는 길이가 가변일 수 있음), 및 선택적 HE-SIG1B 심볼(459)(이는 도 6의 VHT-SIG1B 필드(454)와 유사할 수 있음)을 포함한다. 다양한 실시예들에서, 이 필드들의 구조는 IEEE 802.11b/g/n/ac 디바이스들과 백워드 호환가능할 수 있으며, 또한 패킷이 HE 패킷임을 OFDMA HE 디바이스들에 시그널링할 수 있다. IEEE 802.11b/g/n/ac 디바이스들과 백워드 호환가능하기 위하여, 이 심볼들 각각에 대해 적절한 변조가 사용될 수 있다. 일부 구현들에서, HE-SIG0 필드(455)는 BPSK 변조로 변조될 수 있다. 이것은, 현재, BPSK 변조된 자신들의 제 1 SIG 심볼을 또한 가지는 802.11ac 패킷들에 대한 경우와 동일한 효과를 802.11b/g/n 디바이스들에서 가질 수 있다. 이 디바이스들에 있어서, 후속 HE-SIG 심볼들(457)에 대한 변조가 무엇인지는 중요하지 않다. 다양한 실시예들에서, HE-SIG0 필드(455)는 다수의 채널들에 걸쳐 변조 및 반복될 수 있다.

[0072] [0081] 다양한 실시예들에서, HE-SIG1A 필드(457)는 BPSK 또는 QBPSK 변조될 수 있다. BPSK 변조되면, 11ac 디바이스는 패킷이 802.11b/g 패킷임을 가정할 수 있고, 패킷의 프로세싱을 중단할 수 있으며, L-SIG(426)의 길이 필드에 의해 정의되는 시간 동안 연기할 수 있다. QBPSK 변조되면, 802.11ac 디바이스는 프리앰블 프로세싱 동안 CRC 에러를 생성할 수 있고, 또한 패킷의 프로세싱을 중단할 수 있으며, L-SIG의 길이 필드에 의해 정의되는 시간 동안 연기할 수 있다. 이것이 HE 패킷임을 HE 디바이스들에 시그널링하기 위하여, 적어도 HE-SIG1A(457)의 제 1 심볼은 QBPSK 변조될 수 있다.

[0073] [0082] OFDMA 다중 액세스 통신을 설정하는데 필요한 정보는 다양한 포지션들에 있는 HE-SIG 필드들(455, 457 및 459) 내에 배치될 수 있다. 다양한 실시예들에서, HE-SIG0(455)은: 듀레이션 표시, 대역폭 표시(이는 예컨대, 2 비트일 수 있음), BSS 컬러 ID(이는 예컨대, 3 비트일 수 있음), UL/DL 표시(이는 예컨대, 1-비트 플래그일 수 있음), CRC(cyclic redundancy check)(이는 예컨대, 4 비트일 수 있음) 및 CCA(clear channel assessment) 표시(이는 예컨대, 2 비트일 수 있음) 중 하나 또는 그 초과의 것을 포함할 수 있다.

[0074] [0083] 다양한 실시예들에서, HE-SIG1 필드(457)는 OFDMA 동작에 대한 톤 배정 정보를 포함할 수 있다. 도 7의 예는 4명의 상이한 사용자들이 톤들의 특정 서브-대역 및 특정 수의 MIMO 공간 시간 스트림들을 각각 할당받게 허용할 수 있다. 다양한 실시예들에서, 공간 시간 스트림 정보의 12 비트는 1-8 스트림들이 각각의 사용자에게 할당될 수 있도록 4명의 사용자들 각각에 대해 3 비트를 허용한다. 변조 타입 데이터의 16 비트는 4명의 사용자들 각각에 대해 4 비트를 허용하여, 4명의 사용자들 각각으로의 16개의 상이한 변조 방식들(16QAM, 64QAM 등) 중 임의의 변조 방식의 할당을 허용한다. 톤 배정 데이터의 12 비트는 특정 서브-대역들이 4명의 사용자들 각각에 할당되게 허용한다.

[0075] [0084] 서브-대역(또한 본원에서 서브-채널로 지칭됨) 배정을 위한 하나의 예시적 SIG 필드 방식은 6-비트 그룹 ID 필드뿐만 아니라 서브-대역 톤들을 4명의 사용자들 각각에 배정하기 위한 정보의 10 비트를 포함한다. 패킷을 전달하기 위하여 사용되는 대역폭은 일부 수의 MHz의 배수로 STA들에 배정될 수 있다. 예컨대, 대역폭은 B MHz의 배수로 STA들에 배정될 수 있다. B의 값은 1, 2, 5, 10, 15 또는 20 MHz와 같은 값일 수 있다. B

의 값들은 2 비트 배정 입도 필드에 의해 제공될 수 있다. 예컨대, HE-SIG1A(457)는 하나의 2-비트 필드를 포함할 수 있고, 이는 B의 4개의 가능한 값들을 허용한다. 예컨대, B의 값들은 배정 입도 필드에서의 0-3의 값들에 대응하는 5, 10, 15 또는 20 MHz일 수 있다. 일부 양상들에서, k 비트의 필드는 0으로부터 N까지의 수를 정의하는 B의 값을 시그널링하기 위하여 사용될 수 있고, 여기서, 0은 가장 유연하지 않은 옵션(가장 큰 입도)을 표현하고, N의 높은 값은 가장 유연한 옵션(가장 작은 입도)을 표현한다. 각각의 B MHz 부분은 서브-대역으로 지칭될 수 있다.

[0076] [0085] HE-SIG1A(457)는 추가로, 각각의 STA에 배정되는 서브-대역들의 수를 표시하기 위하여 사용자당 2 비트를 사용할 수 있다. 이것은 0-3개의 서브-대역들이 각각의 사용자에게 배정되게 허용할 수 있다. 그룹-id(G_ID)는 OFDMA 패킷 내의 데이터를 수신할 수 있는 STA들을 식별하기 위하여 사용될 수 있다. 이 예에서, 이 6-비트 G_ID는 특정 순서로 최대 4개의 STA들을 식별할 수 있다.

[0077] [0086] HE-SIG 심볼들 이후에 전송되는 트레이닝 필드들 및 데이터는 각각의 STA에 배정된 톤들에 따라 AP에 의해 전달될 수 있다. 이 정보는 잠재적으로 범포밍될 수 있다. 이 정보의 범포밍은 더 정확한 디코딩을 허용하고 그리고/또는 범포밍되지 않은 송신들보다 큰 범위를 제공하는 것과 같은 특정 이점들을 가질 수 있다.

[0078] [0087] 각각의 사용자에게 할당된 공간 시간 스트림들에 따라, 상이한 사용자들은 상이한 수의 HE-LTF들(465)을 사용할 수 있다. 각각의 STA는 그 STA와 연관된 각각의 공간 스트림에 대한 채널 추정을 허용하는 다수의 HE-LTF들(465)을 사용할 수 있고, 이는 일반적으로 공간 스트림들의 수보다 크거나 또는 이와 동일할 수 있다. LTF들은 또한 주파수 오프셋 추정 및 시간 동기화를 위하여 사용될 수 있다. 상이한 STA들이 상이한 수의 HE-LTF들을 수신할 수 있기 때문에, 일부 톤들에 대한 HE-LTF 정보 및 다른 톤들에 대한 데이터를 포함하는 심볼들이 AP(104)(도 1)로부터 송신될 수 있다.

[0079] [0088] 일부 양상들에서, 동일한 OFDM 심볼에 대한 HE-LTF 정보 및 데이터 둘 다의 전송은 문제가 될 수 있다. 예컨대, 이것은 PAPR(peak-to-average power ratio)을 매우 높은 레벨로 증가시킬 수 있다. 따라서, 각각의 STA가 적어도 요구되는 수의 HE-LTF들(465)을 수신할 때까지, 대신에, 송신된 심볼들의 모든 톤들 상에서 HE-LTF들(465)을 송신하는 것이 유익할 수 있다. 예컨대, 각각의 STA는 STA와 연관된 공간 스트림당 하나의 HE-LTF(465)를 수신할 필요가 있을 수 있다. 따라서, AP는 임의의 STA에 할당된 가장 많은 수의 공간 스트림들과 동일한 다수의 HE-LTF들(465)을 각각의 STA에 송신하도록 구성될 수 있다. 예컨대, 3개의 STA들에 단일 공간 스트림이 할당되지만, 제 4 STA에 3개의 공간 스트림들이 할당되면, 이 양상에서, AP는 페이로드 데이터를 포함하는 심볼들을 송신하기 이전에 HE-LTF 정보의 4개의 심볼들을 4개의 STA들 각각에 송신하도록 구성될 수 있다.

[0080] [0089] 임의의 주어진 STA에 할당된 톤들이 인접할 필요는 없다. 예컨대, 일부 구현들에서, 상이한 수의 STA들의 서브-대역들이 인터리빙될 수 있다. 예컨대, 사용자-1 및 사용자-2 각각이 3개의 서브-대역들을 수신하는 반면, 사용자-4가 2개의 서브-대역들을 수신하면, 이 서브-대역들은 전체 AP 대역폭에 걸쳐 인터리빙될 수 있다. 예컨대, 이 서브-대역들은 1,2,4,1,2,4,1,2와 같은 순서로 인터리빙될 수 있다. 일부 양상들에서, 서브-대역들을 인터리빙하는 다른 방법들이 또한 사용될 수 있다. 일부 양상들에서, 서브-대역들의 인터리빙은 간접들의 부정적 효과들 또는 특정 서브-대역 상에서의 특정 디바이스로부터의 열악한 수신의 효과를 감소시킬 수 있다. 일부 양상들에서, AP는 STA가 선호하는 서브-대역들 상에서 STA들에 송신할 수 있다. 예컨대, 특정 STA들은 다른 서브-대역들보다 일부 서브-대역들에서 더 양호한 수신을 가질 수 있다. 따라서, AP는 어떤 서브-대역들 상에서 STA가 더 양호한 수신을 가질 수 있는지에 적어도 부분적으로 기초하여 STA들에 송신할 수 있다. 일부 양상들에서, 서브-대역들은 또한 인터리빙되지 않을 수 있다. 예컨대, 서브-대역들은 대신에 1,1,1,2,2,2,4,4로서 송신될 수 있다. 일부 양상들에서, 서브-대역들이 인터리빙되는지 아닌지가 미리 정의될 수 있다.

[0081] [0090] 도 7의 예에서, HE-SIG0(455) 심볼 변조는 패킷이 HE 패킷임을 HE 디바이스들에 시그널링하기 위하여 사용될 수 있다. 패킷이 HE 패킷임을 HE 디바이스들에 시그널링하는 다른 방법들이 또한 사용될 수 있다. 도 7의 예에서, L-SIG(426)는 HE 프리앰블이 레거시 프리앰블을 따를 수 있음을 HE 디바이스들에 명령하는 정보를 포함할 수 있다. 예컨대, L-SIG(426)은 L-SIG(426) 동안 Q 신호에 민감한 HE 디바이스들에 후속 HE 프리앰블의 존재를 표시하는 Q-레일(rail) 상에서 저-에너지, 1-비트 코드를 포함할 수 있다. 단일 비트 신호가 패킷을 송신하기 위하여 AP에 의해 사용되는 모든 톤들에 걸쳐 확산될 수 있기 때문에, 매우 낮은 진폭 Q 신호가 사용될 수 있다. 이 코드는 HE-프리앰블/패킷의 존재를 검출하기 위하여 고 효율 디바이스들에 의해 사용될 수 있다. 레거시 디바이스들의 L-SIG(426) 검출 민감도는 Q-레일 상의 이 저-에너지 코드에 의해 크게 영향을 받을 필요

가 없다. 따라서, 이 디바이스들은 L-SIG(426)를 판독하며 코드의 존재를 알지 못할 수 있는 반면, HE 디바이스들은 코드의 존재를 검출할 수 있다. 이 구현에서, HE-SIG 필드를 모두는 원한다면, BPSK 변조될 수 있고, 레거시 호환가능성과 관련된 본원에서 설명된 기법들 중 임의의 기법이 이 L-SIG 시그널링과 함께 사용될 수 있다.

[0082] [0091] 다양한 실시예들에서, 임의의 HE-SIG 필드(455-459)는 각각의 멀티플렉싱된 사용자에 대해 사용자-특정 변조 타입을 정의하는 비트들을 포함할 수 있다. 예컨대, 선택적 HE-SIG1B(459) 필드는 각각의 멀티플렉싱된 사용자에 대해 사용자-특정 변조 타입을 정의하는 비트들을 포함할 수 있다.

[0083] [0092] 일부 양상들에서, 무선 신호들은, 예컨대, 802.11ax 프로토콜에 따라, LR(low-rate) 모드에서 송신될 수 있다. 특히, 일부 실시예들에서, AP(104)는 STA들(106)과 비교하여 더 큰 송신 전력 능력을 가질 수 있다. 일부 실시예들에서, 예컨대, STA들(106)은 AP(104)보다 낮은 수 dB로 송신할 수 있다. 따라서, AP(104)로부터 STA들(106)로의 DL 통신들은 STA들(106)로부터 AP(104)로의 UL 통신들보다 높은 범위를 가질 수 있다. 링크 버짓(link budget)에 근접하기 위하여, LR 모드가 사용될 수 있다. 일부 실시예들에서, LR 모드는 DL 및 UL 통신들 둘 다에서 사용될 수 있다. 다른 실시예들에서, LR 모드는 단지 UL 통신들에 대해서만 사용될 수 있다.

[0084] [0093] 일부 실시예들에서, HEW STA들(106)은 레거시 STA의 심볼 드레이션의 4배의 심볼 드레이션을 사용하여 통신할 수 있다. 따라서, 송신되는 각각의 심볼은 드레이션의 길이가 4배일 수 있다. 더 긴 심볼 드레이션을 사용하는 경우, 개별 톤들 각각은 송신될 대역폭의 1/4만큼을 요구할 수 있다. 예컨대, 다양한 실시예들에서, 1x 심볼 드레이션은 4 ms일 수 있고, 4x 심볼 드레이션은 16 ms일 수 있다. 따라서, 다양한 실시예들에서, 1x 심볼들은 본원에서 레거시 심볼들로 지칭될 수 있고, 4x 심볼들은 HEW 심볼들로 지칭될 수 있다. 다른 실시예들에서, 상이한 드레이션들이 가능하다.

[0085] [0094] 일부 실시예들에서, 레거시 디바이스들은 3으로 나누어 떨어지는 길이 필드를 가지는 L-SIG 필드로 제약될 수 있다. 예컨대, 도 6을 다시 참조하면, L-SIG(426)는 3으로 나누어 떨어지는 길이 필드를 포함할 수 있고, 이는 또한 3의 배수로서 설명될 수 있거나 또는 여기서 길이 modulo 3은 0과 동일하다. 일부 실시예들에서, HEW 디바이스들은 3으로 나누어 떨어지지 않는 길이를 가지는 L-SIG 필드를 사용하여 HEW 패킷을 표시할 수 있다. 예컨대, 길이 표시, modulo 3은 1 또는 2와 동일할 수 있다. 다양한 실시예들에서, L-SIG 길이 표시의 모듈러스는: 하나 또는 더 추후의 심볼들에 대한 GI(guard interval) 모드, 또는 HE-LTF 암축 모드 중 하나 또는 그 초과의 것을 표시할 수 있다.

[0086] [0095] 도 8은 무선 통신들을 인에이블하기 위하여 사용될 수 있는 업링크 또는 다운링크 물리-계층 패킷(800)의 예시적 구조를 예시한다. 예시되는 실시예에서, 물리-계층 패킷(800)은 L-STF(422), L-LTF(426) 및 L-SIG(805)를 포함하는 레거시 프리앰블(805), 및 HE-SIG0(815) 및 HE-SIG1(820)을 포함하는 HE 프리앰블(810), 및 페이로드(830)를 포함한다. 당업자는 예시되는 물리-계층 패킷(800)이 추가적 필드들을 포함할 수 있고, 필드들이 재배열, 제거 및/또는 리사이징될 수 있고, 필드들의 컨텐츠들이 변경될 수 있다는 것을 인식할 것이다. 예컨대, 다양한 실시예들에서, HE 프리앰블(810)은: HE-STF, HE-LTF, 하나 또는 그 초과의 추가적 HE-SIG1 필드들, 하나 또는 그 초과의 반복되는 필드들 등 중 하나 또는 그 초과의 것을 더 포함할 수 있다.

[0087] [0096] 본 개시물의 특정 양상들은 동일한 PPDU에서의 주파수 도메인에서 MU-MIMO 및 OFDMA 기법들의 맥싱을 지원한다. 일부 실시예들에서, PPDU 대역폭의 제 1 부분은 적어도 MU-MIMO 송신 및 OFDMA 송신 중 하나로서 송신될 수 있다. PPDU 대역폭의 제 2 부분은 적어도 MU-MIMO 송신 및 OFDMA 송신 중 하나로서 송신될 수 있다. 다양한 실시예들에서, 각각의 부분은 "존"으로 지칭될 수 있다. 따라서, 다양한 실시예들에서, 제 1 및 제 2 부분들은 MU-MIMO/OFDMA, MU-MIMO/MU-MIMO, OFDMA/OFDMA 및 OFDMA/OFDMA와 같은 임의의 조합을 포함할 수 있다.

[0088] [0097] 일부 실시예들에서, PPDU 대역폭은 2개 초과의 부분들 또는 존들을 포함할 수 있다. 일부 실시예들에서, PPDU 대역폭은 단일 존 또는 최대 2개의 존들로 제한될 수 있다. 일부 실시예들에서, MU-MIMO 또는 OFDMA 송신들은 AP로부터 다수의 STA들로 동시에 전송될 수 있으며, 무선 통신에서 효율성을 산출할 수 있다.

[0089] [0098] 다양한 실시예들에서, L-STF(422), L-LTF(426) 및 L-SIG(426) 각각은 20 MHz를 사용하여 송신될 수 있고, 다수의 카피들은 AP(104)(도 1)가 사용하는 스펙트럼의 각각의 20 MHz에 대해 송신될 수 있다. HE-SIG0(815), HE-STF(820), HE-STF, HE-LTF, HE-SIG1(820) 및 페이로드(830)의 임의의 조합은 하나 또는 그 초과의 OFDMA 사용자들 각각에 대해 송신될 수 있다. 예컨대, 2명의 사용자들은 예시되는 40 MHz 대역폭을 공유할 수 있고, 40 MHz 대역폭의 일부분이 할당되지 않을 수 있다.

[0090] [0099] 패킷(800)은 본원에서 단일 패킷으로 지칭되지만, 다양한 실시예들에서, 각각의 존과 또는 대안적으로 각각의 사용자와 연관된 송신들은 별개의 패킷으로 지칭될 수 있다. 패킷(800)은 UL 및 DL 송신들에 대해 사용될 수 있지만, UL 송신들은 본원에서 더 상세하게 논의될 것이다. 당업자는 STA들(106)로부터 AP(104)로의 UL 송신들과 관련된 논의가 또한 AP(104)로부터 STA들(106)로의 DL 송신들에 적용될 수 있다는 것을 인식할 것이다.

[0091] [00100] 예시되는 실시예에서, 패킷(800)은 1x 심볼 듀레이션을 사용한다. 다른 실시예들에서, 4x 심볼 듀레이션은, 적어도, 예컨대, HE 프리앰블(810) 및/또는 페이로드(830)의 임의의 부분과 같은 패킷(800)의 부분에 대해 사용될 수 있다. 예시되는 실시예에서, L-STF(422)는 8 μ s(즉, 2개의 1x 심볼들) 길이이고, L-LTF(424)는 8 μ s(즉, 2개의 1x 심볼들) 길이이며, L-SIG(426)는 4 μ s(즉, 1개의 1x 심볼) 길이이고, HE-SIG0(815)는 4 μ s(즉, 1개의 1x 심볼) 길이이며, HE-SIG1(820)은 4 μ s(즉, 1개의 1x 심볼) 길이이다. 다양한 실시예들에서, HE-STF는 4 μ s(즉, 1개의 1x 심볼) 길이 내지 8 μ s(즉, 2개의 1x 심볼들) 길이일 수 있고, HE-LTF는 페이로드(830)의 송신을 위하여 사용되는 NSS(number of spatial streams)에 종속될 수 있는 가변 길이일 수 있다.

L-SIG 길이 필드

[0092] [00101] 일부 실시예들에서, L-SIG 필드(805)는 길이 표시를 포함할 수 있다. 위에서 논의된 바와 같이, HEW 디바이스들은 패킷(800)이 HEW 패킷임을 표시하기 위하여 L-SIG(805) 길이 표시를 3으로 나누어 떨어지지 않는 값으로 세팅할 수 있다. 예컨대, L-SIG(805) 길이 표시는 길이, modulo 3(본원에서 "LM3"로 지칭됨)이 1 또는 2와 동일하도록 세팅될 수 있다. 일부 실시예들에서, HEW 디바이스, 이를테면, STA(106) 또는 AP(104)는 패킷(800)을 패딩하거나 또는 그렇지 않으면, L-SIG(805) 길이 표시와 매칭하도록 패킷의 길이를 조정할 수 있다.

[0093] [00102] 하나의 실시예에서, L-SIG(805) 길이 표시, modulo 3의 값은 하나 또는 그 초과의 추후 심볼들에 대한 GI(guard interval) 모드를 표시할 수 있다. 예컨대, 하나의 실시예에서, AP(104)는 후속 심볼들이 쇼트 가드 인터벌(예컨대, 0.4 μ s)을 사용할 것임을 표시하기 위하여 LM3을 1로 세팅할 수 있다. AP(104)는 후속 심볼들이 통 가드 인터벌(예컨대, 0.8 μ s)을 사용할 것임을 표시하기 위하여 LM3을 2로 세팅할 수 있다.

[0094] [00103] 다른 실시예들에서, 그 반대도 참일 수 있다. 따라서, AP(104)는 후속 심볼들이 쇼트 가드 인터벌(예컨대, 0.4 μ s)을 사용할 것임을 표시하기 위하여 LM3을 2로 세팅할 수 있다. AP(104)는 후속 심볼들이 통 가드 인터벌(예컨대, 0.8 μ s)을 사용할 것임을 표시하기 위하여 LM3을 1로 세팅할 수 있다.

[0095] [00104] 다른 실시예들에서, LM3은 3개의 상이한 가드 인터벌들, 예컨대, 쇼트(short), 미디엄(medium) 그리고 통(long) 가드 인터벌들 중 하나를 표시할 수 있다(여기서, 쇼트 가드 인터벌들은 미디엄 가드 인터벌들보다 짧고, 미디엄 가드 인터벌은 차례로 통 가드 인터벌들보다 짧음). 쇼트, 미디엄 그리고/또는 통 가드 인터벌 표시는 사전 세팅된 또는 동적으로 결정된 가드 인터벌 길이들에 대응할 수 있다. 예로서, LM3=0은 쇼트 가드 인터벌 길이를 표시할 수 있고, LM3=1은 미디엄 가드 인터벌 길이를 표시할 수 있으며, LM3=2는 통 가드 인터벌 길이를 표시할 수 있다. 그러나, 이러한 예는 단지 예시일뿐이고, LM3으로부터 가드 인터벌 표시로의 임의의 맵핑이 사용될 수 있다.

[0096] [00105] 다양한 실시예들에서, LM3을 통해 표시되는 GI 모드는 L-SIG(805) 직후에 시작할 수 있다. 예컨대, LM3을 통해 표시되는 GI 모드는 HE-SIG0 필드(815)에서 시작할 수 있다. 일부 실시예들에서, LM3을 통해 표시되는 GI 모드는 L-SIG(805) 이후의 사전 세팅된 수의 심볼들, 이를테면, 예컨대, L-SIG(805) 이후의 1개의 심볼에서 시작할 수 있다. GI 모드, 예컨대, L-SIG(805) 이후의 1개의 심볼을 세팅하는 것은 하드웨어 버터플라이(hardware butterfly)가 새로운 GI 모드에 적응하게 허용할 수 있다. 따라서, 일부 실시예들에서, LM3을 통해 표시되는 GI 모드는 HE-SIG1 필드(820)에서 시작할 수 있다.

[0097] [00106] 일부 실시예들에서, 예컨대, HE-SIG0 필드(815) 또는 HE-SIG1 필드(820)와 같은 하나 또는 그 초과의 후속 필드들은 시간적으로 또는 주파수 서브캐리어들(톤들)에서 반복될 수 있다. LM3은 특정 후속 필드가 패킷(800)에서 반복되는지 아닌지를 표시할 수 있다. 예컨대, LM3=1은 HE-SIG0 필드(815)가 반복되지 않음을 표시할 수 있고, LM3=2는 HE-SIG0 필드(815)가 반복됨을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은 3개의 반복 옵션들 중 하나를 표시할 수 있다. 예컨대, LM3=0은 어떠한 후속 필드들도 반복되지 않음을 표시할 수 있고, LM3=1은 HE-SIG0 필드(815)가 반복됨을 표시할 수 있으며, LM3=2는 HE-SIG1 필드(820)가 반복됨을 표시할 수 있다.

[0098] [00107] 일부 실시예들에서, 하나 또는 그 초과의 후속 심볼들은, 예컨대, 쇼트 또는 통 가드 인터벌들과 같은 하나 초과의 GI 옵션을 가질 수 있다. LM3은 일부 후속 심볼들이 하나 초과의 GI 옵션을 가지는지 아닌지를 표

시할 수 있다. 예컨대, LM3=1은 하나 또는 그 초파의 후속 심볼들이 다수의 GI 옵션들을 가짐을 표시할 수 있고, LM3=2는 후속 심볼들이 단지 하나의 GI 옵션만을 가짐을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은 3개의 GI 옵션들 중 하나를 표시할 수 있다. 예컨대, LM3=0은 후속 필드들이 단지 하나의 GI 옵션을 가짐을 표시할 수 있고, LM3=1은 일부 후속 필드들이 2개의 GI 옵션들을 가짐을 표시할 수 있으며, LM3=2는 일부 후속 필드들이 3개의 GI 옵션들을 가짐을 표시할 수 있다.

[0100] 일부 실시예들에서, 하나 또는 그 초파의 후속 심볼들은 하나 초파의 MCS 옵션을 가질 수 있다. LM3은 일부 후속 심볼들이 하나 초파의 MCS 옵션을 가지는지 아닌지를 표시할 수 있다. 예컨대, LM3=1은 하나 또는 그 초파의 후속 심볼들이 다수의 MCS 옵션들을 가짐을 표시할 수 있고, LM3=2는 후속 심볼들이 단지 하나의 MCS 옵션만을 가짐을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은 3개의 MCS 옵션들 중 하나를 표시할 수 있다. 예컨대, LM3=0은 후속 필드들이 단지 하나의 MCS 옵션만을 가짐을 표시할 수 있고, LM3=1은 일부 후속 필드들이 2개의 MCS 옵션들을 가짐을 표시할 수 있으며, LM3=2는 일부 후속 필드들이 3개의 MCS 옵션들을 가짐을 표시할 수 있다.

[0101] 일부 실시예들에서, LM3은 HE-SIG0(815) 및/또는 HE-SIG1(820)에 대한 특정 MCS를 표시할 수 있다. 예컨대, LM3=1은 하나 또는 그 초파의 후속 심볼들이 MCS 0을 사용함을 표시할 수 있고, LM3=2는 후속 심볼들이 MCS 1을 사용함을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은 3개의 MCS 옵션들 중 하나를 표시할 수 있다. 예컨대, LM3=0은 후속 필드들이 MCS 0을 사용함을 표시할 수 있고, LM3=1은 일부 후속 심볼들이 MCS 1을 사용함을 표시할 수 있으며, LM3=2는 일부 후속 필드들이 MCS 2를 사용함을 표시할 수 있다. 위의 예들은 예시적이지만, 상이한 LM3 값들은 임의의 특정한 사전 세팅된 또는 동적으로 결정된 MCS에 대응할 수 있다.

[0102] 일부 실시예들에서, 하나 또는 그 초파의 후속 심볼들은 더 낮은 SINR(signal-to-interference-plus-noise ratio)을 선택적으로 지원할 수 있다. 더 낮은 SINR은 패킷(800)에서의 다른 심볼들의 SINR보다 낮을 수 있다. LM3은 일부 후속 심볼들이 더 낮은 SINR을 지원하는지 아닌지를 표시할 수 있다. 예컨대, LM3=1은 하나 또는 그 초파의 후속 심볼들이 더 낮은 SINR을 지원함을 표시할 수 있고, LM3=2는 후속 심볼들이 더 낮은 SINR을 지원하지 않음을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은 3개의 SINR 지원 옵션들 중 하나를 표시할 수 있다. 예컨대, LM3=0은 후속 필드들이 더 낮은 SINR을 지원하지 않음을 표시할 수 있고, LM3=1은 일부 후속 필드들이 더 낮은 SINR을 지원함을 표시할 수 있으며, LM3=2는 일부 후속 필드들이 2개 초파의 SINR 옵션들을 지원함을 표시할 수 있다.

[0103] 일부 실시예들에서, 하나 또는 그 초파의 후속 필드들은 다수의 압축 모드들을 선택적으로 지원할 수 있다. LM3은 일부 후속 심볼들이 더 낮은 SINR을 지원하는지 아닌지를 표시할 수 있다. 예컨대, LM3=1은 하나 또는 그 초파의 후속 필드들이 다수의 압축 모드들을 지원함을 표시할 수 있고, LM3=2는 후속 필드들이 다수의 압축 모드들을 지원하지 않음을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은, 예컨대, HE-LTF 필드와 같은 특정 필드에 대한 압축 모드를 표시할 수 있다. 예컨대, LM3=1은 HE-LTF 필드가 제 1 압축 모드를 사용함을 표시할 수 있고, LM3=2는 HE-LTF 필드가 제 1 압축 모드를 사용함을 표시할 수 있다(또는 다른 실시예들에서는, 그 반대의 경우도 마찬가지임). LM3은 3개의 압축 모드 옵션들 중 하나를 표시할 수 있다. 예컨대, LM3=0은 HE-LTF 필드가 제 1 압축 모드를 사용함을 표시할 수 있고, LM3=1은 HE-LTF 필드가 제 2 압축 모드를 사용함을 표시할 수 있으며, LM3=2는 HE-LTF 필드가 제 3 압축 모드를 사용함을 표시할 수 있다.

[0104] 도 9는 무선 통신들을 인에이블하기 위하여 사용될 수 있는 업링크 또는 다운링크 물리-계층 패킷(900)의 또 다른 예시적 구조를 예시한다. 예시되는 실시예에서, 물리-계층 패킷(900)은 L-STF(422), L-LTF(426) 및 L-SIG(805)를 포함하는 레거시 프리앰블(805), 반복되는 L-SIG(910), 및 HE-SIG0(815) 및 HE-SIG1(820)을 포함하는 HE 프리앰블(810), 및 페이로드(830)를 포함한다. 당업자는 예시되는 물리-계층 패킷(900)이 추가적 필드들을 포함할 수 있고, 필드들이 채배열, 제거 및/또는 리사이징될 수 있고, 필드들의 컨텐츠들이 변경될 수 있다는 것을 인식할 것이다. 예컨대, 다양한 실시예들에서, HE 프리앰블(810)은: HE-STF, HE-LTF, 하나 또는 그 초파의 추가적 HE-SIG1 필드들, 하나 또는 그 초파의 반복되는 필드들 등 중 하나 또는 그 초파의 것을 더 포함할 수 있다.

[0105] 본 개시물의 특정 양상들은 동일한 PPDU에서의 주파수 도메인에서 MU-MIMO 및 OFDMA 기법들의 믹싱을 지원한다. 일부 실시예들에서, PPDU 대역폭의 제 1 부분은 적어도 MU-MIMO 송신 및 OFDMA 송신 중 하나로서 송신될 수 있다. PPDU 대역폭의 제 2 부분은 적어도 MU-MIMO 송신 및 OFDMA 송신 중 하나로서 송신될 수 있다.

다양한 실시예들에서, 각각의 부분은 "존"으로 지칭될 수 있다. 따라서, 다양한 실시예들에서, 제 1 및 제 2 부분들은 MU-MIMO/OFDMA, MU-MIMO/MU-MIMO, OFDMA/OFDMA 및 OFDMA/OFDMA와 같은 임의의 조합을 포함할 수 있다.

[0106] [00114] 일부 실시예들에서, PPDU 대역폭은 2개 초과의 부분들 또는 존들을 포함할 수 있다. 일부 실시예들에서, PPDU 대역폭은 단일 존 또는 최대 2개의 존들로 제한될 수 있다. 일부 실시예들에서, MU-MIMO 또는 OFDMA 송신들은 AP로부터 다수의 STA들로 동시에 전송될 수 있으며, 무선 통신에서 효율성을 산출할 수 있다.

[0107] [00115] 다양한 실시예들에서, L-STF(422), L-LTF(426) 및 L-SIG(426) 각각은 20 MHz를 사용하여 송신될 수 있고, 다수의 카페들은 AP(104)(도 1)가 사용하는 스펙트럼의 각각의 20 MHz에 대해 송신될 수 있다. HE-SIG0(815), HE-STF(820), HE-LTF, HE-SIG1(820) 및 페이로드(830)의 임의의 조합은 하나 또는 그 초과의 OFDMA 사용자들 각각에 대해 송신될 수 있다. 예컨대, 2명의 사용자들은 예시되는 40 MHz 대역폭을 공유할 수 있고, 40 MHz 대역폭의 일부분이 할당되지 않을 수 있다.

[0108] [00116] 패킷(900)은 본원에서 단일 패킷으로 지칭되지만, 다양한 실시예들에서, 각각의 존과 또는 대안적으로 각각의 사용자와 연관된 송신들은 별개의 패킷으로 지칭될 수 있다. 패킷(900)은 UL 및 DL 송신들을 위하여 사용될 수 있지만, UL 송신들은 본원에서 더 상세하게 논의될 것이다. 당업자는 STA들(106)로부터 AP(104)로의 UL 송신들과 관련된 논의가 또한 AP(104)로부터 STA들(106)로의 DL 송신들에 적용될 수 있다는 것을 인식할 것이다.

[0109] [00117] 예시되는 실시예에서, 패킷(900)은 1x 심볼 듀레이션을 사용한다. 다른 실시예들에서, 4x 심볼 듀레이션은, 적어도, 예컨대, HE 프리앰블(810) 및/또는 페이로드(830)의 임의의 부분과 같은 패킷(900)의 부분에 대해 사용될 수 있다. 예시되는 실시예에서, L-STF(422)는 8 μ s(즉, 2개의 1x 심볼들) 길이이고, L-LTF(424)는 8 μ s(즉, 2개의 1x 심볼들) 길이이며, L-SIG(426)는 4 μ s(즉, 1개의 1x 심볼) 길이이고, HE-SIG0(815)는 4 μ s(즉, 1개의 1x 심볼) 길이이며, HE-SIG1(820)은 4 μ s(즉, 1개의 1x 심볼) 길이이다. 다양한 실시예들에서, HE-STF는 4 μ s(즉, 1개의 1x 심볼) 길이 내지 8 μ s(즉, 2개의 1x 심볼들) 길이일 수 있고, HE-LTF는 페이로드(830)의 송신을 위하여 사용되는 NSS(number of spatial streams)에 종속될 수 있는 가변 길이일 수 있다.

[0110] [00118] 도 9에 도시되는 바와 같이, L-SIG 필드(805)는 반복되는 L-SIG 필드(910)(RL-SIG)로서 반복된다. 다양한 실시예들에서, L-SIG 필드(805)는 시간에서 또는 주파수 서브캐리어들(톤들)에서 반복될 수 있다. 반복되는 L-SIG 필드(910)는 L-SIG 필드(805)의 동일한 길이 표시를 포함할 수 있다. 따라서, 위에서 논의된 바와 같이, HEW 디바이스들은 패킷(800)이 HEW 패킷임을 표시하기 위하여 반복되는 L-SIG(910) 길이 표시를 3으로 나누어 떨어지지 않는 값으로 세팅할 수 있다.

[0111] [00119] 다양한 실시예들에서, LM3을 통해 표시되는 GI 모드는 L-SIG(805) 직후에 시작할 수 있다. 예컨대, LM3을 통해 표시되는 GI 모드는 반복되는 L-SIG(910)에서 시작할 수 있다. 일부 실시예들에서, LM3을 통해 표시되는 GI 모드는 L-SIG(805) 이후의 사전 세팅된 수의 심볼들, 이를테면, 예컨대, L-SIG(805) 이후의 1개의 심볼에서 시작할 수 있다. GI 모드, 예컨대, L-SIG(805) 이후의 1개의 심볼을 세팅하는 것은 하드웨어 버터플라이(hardware butterfly)가 새로운 GI 모드에 적응하게 허용할 수 있다. 따라서, 일부 실시예들에서, LM3을 통해 표시되는 GI 모드는 HE-SIG0 필드(815)에서 시작할 수 있다. 다른 실시예들에서, LM3을 통해 표시되는 GI 모드는 반복되는 L-SIG(910) 직후에 시작할 수 있거나, 또는 반복되는 L-SIG(910)(예컨대, 1개의 심볼) 이후의 사전 세팅된 수의 심볼들에서 시작할 수 있다.

[0112] [00120] 예시되는 실시예에서, RL-SIG(910)는 L-SIG 필드(805)의 전체적 또는 부분적 반복을 포함한다. 예컨대, 실시예에서, RL-SIG(910)는 L-SIG 필드(805) 중 짹수 톤들의 반복을 포함할 수 있다. 실시예에서, RL-SIG(910)는 L-SIG 필드(805) 중 홀수 톤들의 반복을 포함할 수 있다. 실시예에서, RL-SIG(910)는 L-SIG 필드(805)의 모든 각각의 X개의 톤들의 반복을 포함할 수 있으며, 여기서, X는 L-SIG 필드(805)에 대한 심볼 듀레이션 대 RL-SIG(910)에 대한 심볼 듀레이션의 비이다. 실시예에서, HE-SIG0(815)은 4 μ s 플러스 GI(guard interval)이다.

[0113] [00121] 다양한 실시예들에서, STA(106)는 반복되는 심볼들의 극성에서 HE-SIG 또는 다른 정보를 인코딩할 수 있다. 예컨대, 1을 인코딩하기 위하여, STA(106)는 L-SIG 필드(805)에서 반복되는 비트들을 -1과 곱할 수 있고, 0을 인코딩하기 위하여, STA(106)는 L-SIG 필드(805)에서 반복되는 비트들을 1과 곱할 수 있는 식이다. 다양한 실시예들에서, 포지티브 및 네거티브 반복 극성들은 각각 0 및 1을 표현할 수 있다. 다른 실시예들에서, 상이한 인코딩들이 가능하다. 하나의 실시예에서, 정보 비트들 [0, 1]이 변조 비트들 [1, -1]이

될 수 있다는 점이 주목된다. 따라서, 심볼의 극성의 변경은 그것을 [0, 1] 대신에 ±1과 곱하는 것을 의미할 수 있다.

[0114] RL-SIG의 마스킹

[00122] RL-SIG 필드(910)는 HEW 통신들의 조기 검출을 제공하는 역할을 할 수 있다. 예컨대, 패킷(900)을 수신하는 STA(106)는 시간-도메인 또는 주파수-도메인 자기-상관을 통해 RL-SIG(910)를 실행시킬 수 있다. 일부 실시예들에서, 임계치 초과의 자기-상관이 HEW 패킷으로서 인터프리팅될 수 있다. 따라서, HEW STA들(106)은 패킷(900)의 디코딩을 계속할 수 있는 반면, 논-HEW STA들은 패킷(900)의 디코딩을 중지할 수 있다. 더욱이, RL-SIG 필드(910)는 수신기가 L-SIG(805)에서의 정보를 디코딩하기 위한 추가적 기회를 제공할 수 있다. 패킷이 특정 STA에 대해 의도되지 않는 경우, STA는 L-SIG(805) 또는 RL-SIG(910)에서 정의되는 시간 기간 동안 임의의 통신 시도들을 연기할 수 있으며, 전력을 절약하기 위하여 패킷 기간 동안 슬립 모드에 진입할 수 있다.

[00123] 다양한 실시예들에서, RL-SIG(910)는 L-SIG(805)의 정확한 반복이다. 이러한 실시예들은 패킷 검출에서 에러들을 경험할 수 있다. 예컨대, 시간-정렬된 HEW 패킷은 인접 대역에서 송신될 수 있다. 이러한 실시예들에서, (L-SIG(805)의 뉴레이션 플러스 RL-SIG(910)의 뉴레이션과 동일한 주기성을 가질 수 있는) 인접 HEW 패킷으로부터의 누출은 패킷(900)에 대한 자기-상관과 간섭하기에 충분히 강할 수 있다. 또 다른 예로서, (예컨대, 인근 전자장치로부터의) 협대역 스퓨리어스(spurious) 신호들은 자기-상관을 저하시킬 수 있다. 따라서, 일부 실시예에서, RL-SIG(910)는 L-SIG(805)의 정확한 반복이 아니다.

[00124] 일부 실시예들에서, RL-SIG(910)의 극성은 추가적 정보를 반송하지 않는다. 대신에, RL-SIG(910)는 RL-SIG(910) 검출의 강건성을 개선하기 위하여 ±1의 시퀀스로 마스킹될 수 있다. 예컨대, 송신기는 주파수 도메인에서의 RL-SIG(910)를 ±1의 시퀀스와 곱할 수 있다. 예컨대, 곱셈은 그 필드, 심볼 또는 비트 레벨에서 발생할 수 있다. 다양한 실시예들에서, 시퀀스는 사전 결정될 수 있거나, 동적으로 결정될 수 있거나, 메모리로부터 리트리브될 수 있거나, 협상될 수 있거나 또는 그렇지 않으면 송신기 및 수신기 둘 다에 알려질 수 있다. 수신기는 자기-상관 이전에 수신된 RL-SIG(910)를 ±1의 시퀀스와 곱하여, 프로세스를 반전시킬 수 있다. 따라서, 조기 검출 시 사인(sinoidal) 간섭의 효과가 감소될 수 있거나 또는 제거될 수 있다.

[00125] RL-SIG(910)의 마스킹이 위에서 설명되었지만, 방법들은 본원에서 논의되는 임의의 다른 필드들의 반복에 적용될 수 있다. 예컨대, 일부 실시예들에서, HE-SIG0(815) 및/또는 HE-SIG1(820)은 1회 또는 더 많은 횟수로 반복될 수 있다. 이러한 반복들은 유사하게, ±1의 시퀀스로 마스킹될 수 있다.

[00126] 도 10은 도 1의 무선 통신 시스템(100) 내에서 채용될 수 있는 예시적 무선 통신 방법에 대한 플로우차트(1000)를 도시한다. 방법은 도 2에 도시되는 무선 디바이스(202)와 같은, 본원에서 설명되는 디바이스들에 의해 전체적으로 또는 부분적으로 구현될 수 있다. 예시되는 방법은 도 1에 대해 위에서 논의된 무선 통신 시스템(100), 및 도 8-9에 대해 위에서 논의된 패킷들(800 및 900)을 참조하여 본원에서 설명되지만, 당업자는 예시되는 방법이 본원에서 설명되는 또 다른 디바이스 또는 임의의 다른 적합한 디바이스(이를테면, STA(106) 및/또는 AP(104))에 의해 구현될 수 있다는 것을 인식할 것이다. 예시되는 방법은 특정 순서를 참조하여 본원에서 설명되지만, 다양한 실시예들에서, 본원에서의 블록들은 상이한 순서로 수행되거나 또는 생략될 수 있고, 추가적 블록들이 추가될 수 있다.

[00127] 첫째, 블록(1010)에서, 무선 디바이스는 패킷을 생성한다. 패킷은 제 1 프리앰블 필드를 포함한다. 예컨대, AP(104)는 패킷으로서 도 9의 패킷(900)을 생성할 수 있다. 패킷(900)은 제 1 프리앰블 필드로서 레거시 프리앰블(805)을 포함할 수 있다.

[00128] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩 가능할 수 있고, 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩 가능할 수 있다. 예컨대, 패킷(900)은 제 2 프리앰블 필드를 포함할 수 있다. 제 2 프리앰블 필드는 제 2 신호 필드로서 HE-SIG0 필드(815) 또는 HE-SIG1(820)을 포함할 수 있다.

[00129] 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다. 예컨대, L-SIG(805)는 길이, modulo 3이 1 또는 2와 동일한 길이 표시를 포함할 수 있다. 다양한 실시예들에서, 길이, modulo 3은 본원에서 논의되는 하나 또는 그 초과의 무선 통신 파라미터들을 표시할 수 있다.

[00130] 다양한 실시예들에서, 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함할 수 있고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩 가능하고, 제 1 반복되는 프리앰블 필드는 RL-SIG(repeated legacy

signal) 필드를 포함할 수 있다.

- [0124] [00131] 다음으로, 블록(1020)에서, 무선 디바이스는 제 1 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 반복되는 프리앰블 필드를 생성한다. 예컨대, AP(104)는 제 1 반복되는 프리앰블 필드로서 RL-SIG(910)를 생성할 수 있다. 다양한 실시예들에서, 제 1 극성 시퀀스는 -1 또는 +1의 사전 결정된 시퀀스를 포함할 수 있다.
- [0125] [00132] 그 다음, 블록(1030)에서, 무선 디바이스는 패킷을 송신한다. 패킷은 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함한다. 예컨대, AP(104)는 패킷(900)을 하나 또는 그 초파의 STA들(106)에 송신할 수 있다. 패킷(900)은 L-SIG(805) 및 RL-SIG(910)를 포함할 수 있다.
- [0126] [00133] 다양한 실시예들에서, 방법은 제 2 프리앰블 필드를 제 2 주파수-도메인 극성 시퀀스와 곱함으로써 제 2 반복되는 프리앰블 필드를 생성하는 단계를 더 포함할 수 있다. 패킷은 제 2 반복되는 프리앰블 필드를 포함할 수 있다. 예컨대, 제 2 반복되는 프리앰블 필드는 -1 또는 +1의 사전 결정된 시퀀스와 곱해지고, 패킷(900)에서 반복되는 HE-SIG0(815) 및/또는 HE-SIG1(920)일 수 있다. 다양한 실시예들에서, 제 2 주파수-도메인 극성 시퀀스는 제 1 주파수-도메인 극성 시퀀스와 동일할 수 있다. 다른 실시예들에서, 제 2 주파수-도메인 극성 시퀀스는 제 1 주파수-도메인 극성 시퀀스와 상이할 수 있다.
- [0127] [00134] 하나의 실시예에서, 방법은 무선 디바이스에서 패킷을 생성하는 단계를 포함한다. 패킷은 L-SIG(legacy signal) 필드를 포함하는 레거시 프리앰블을 포함하고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하다. 패킷은 단지 복수의 디바이스들의 서브세트에 대해서만 디코딩가능한 제 2 프리앰블을 더 포함한다. 제 2 프리앰블은, 특정 레거시 시스템들에서 사용되는 프로토콜들과는 상이한 더 신규한 프로토콜, 이를테면, IEEE 802.11ax 높은 효율성 프로토콜에 따라 통신들에 대해 정의될 수 있다. 방법은 주파수-도메인에서 ±1의 시퀀스로 제 1 프리앰블 필드를 마스킹함으로써 RL-SIG(repeated L-SIG) 필드를 생성하는 단계를 더 포함한다. 방법은 무선 디바이스로부터의 패킷을 송신하는 단계를 더 포함한다. 패킷은 L-SIG 필드 및 RL-SIG 필드를 포함한다.
- [0128] [00135] 실시예에서, 도 10에 도시되는 방법은 생성 회로 및 송신 회로를 포함할 수 있는 무선 디바이스로 구현될 수 있다. 당업자들은 무선 디바이스가 본원에서 설명되는 간략화된 무선 디바이스보다 많은 컴포넌트들을 가질 수 있다는 것을 인식할 것이다. 본원에서 설명되는 무선 디바이스는 청구항들의 범위 내에서 구현들의 일부 특징들을 설명하기에 유용한 컴포넌트들을 포함한다.
- [0129] [00136] 생성 회로는 패킷을 생성하도록 구성될 수 있다. 일부 실시예들에서, 생성 회로는 도 10의 블록(1010 또는 1020) 중 적어도 하나를 수행하도록 구성될 수 있다. 생성 회로는 프로세서(204)(도 2), 메모리(206)(도 2) 및 DSP(220)(도 2) 중 하나 또는 그 초파의 것을 포함할 수 있다. 일부 구현들에서, 생성하기 위한 수단은 생성 회로를 포함할 수 있다.
- [0130] [00137] 송신 회로는 패킷을 송신하도록 구성될 수 있다. 일부 실시예들에서, 송신 회로는 적어도 도 10의 블록(1030)을 수행하도록 구성될 수 있다. 송신 회로는 송신기(210)(도 2), 안테나(216)(도 2) 및 트랜시버(214)(도 2) 중 하나 또는 그 초파의 것을 포함할 수 있다. 일부 구현들에서, 송신하기 위한 수단은 송신 회로를 포함할 수 있다.
- [0131] [00138] 도 11은 도 1의 무선 통신 시스템(100) 내에서 채용될 수 있는 예시적 무선 통신 방법에 대한 플로우차트(1100)를 도시한다. 방법은 도 2에 도시되는 무선 디바이스(202)와 같은, 본원에서 설명되는 디바이스들에 의해 전체적으로 또는 부분적으로 구현될 수 있다. 예시되는 방법은 도 1에 대해 위에서 논의된 무선 통신 시스템(100), 및 도 8-9에 대해 위에서 논의된 패킷들(800 및 900)을 참조하여 본원에서 설명되지만, 당업자는 예시되는 방법이 본원에서 설명되는 또 다른 디바이스 또는 임의의 다른 적합한 디바이스(이를테면, STA(106) 및/또는 AP(104))에 의해 구현될 수 있다는 것을 인식할 것이다. 예시되는 방법은 특정 순서를 참조하여 본원에서 설명되지만, 다양한 실시예들에서, 본원에서의 블록들은 상이한 순서로 수행되거나 또는 생략될 수 있고, 추가적 블록들이 추가될 수 있다.
- [0132] [00139] 먼저, 블록(1110)에서, 무선 디바이스는 제 1 프리앰블 필드 및 제 1 반복되는 프리앰블 필드를 포함하는 패킷을 수신한다. 예컨대, STA(106)는 패킷으로서 도 9의 패킷(900)을 수신할 수 있다. 패킷(900)은 제 1 프리앰블 필드로서 레거시 프리앰블(805)을 그리고 제 1 반복되는 프리앰블 필드로서 RL-SIG(910)를 포함할 수 있다.
- [0133] [00140] 다양한 실시예들에서, 제 1 프리앰블 필드는 복수의 디바이스들에 의해 디코딩가능할 수 있고, 패킷은

단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블 필드를 포함할 수 있다. 예컨대, 패킷(900)은 제 2 프리앰블로서 HE 프리앰블(810)을 포함할 수 있다. 제 2 프리앰블 필드는 HE-SIG0 필드(815) 또는 HE-SIG1 필드(820)를 포함할 수 있다.

- [0134] [00141] 다양한 실시예들에서, 제 1 프리앰블 필드는 3의 배수가 아닌 길이 표시를 포함할 수 있다. 예컨대, L-SIG(805)는 길이, modulo 3이 1 또는 2와 동일한 길이 표시를 포함할 수 있다. 다양한 실시예들에서, 길이, modulo 3은 본원에서 논의되는 하나 또는 그 초과의 무선 통신 파라미터들을 표시할 수 있다.
- [0135] [00142] 다양한 실시예들에서, 제 1 프리앰블 필드는 L-SIG(legacy signal) 필드를 포함할 수 있고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하고, 제 1 반복되는 프리앰블 필드는 RL-SIG(repeated legacy signal) 필드를 포함할 수 있다.
- [0136] [00143] 다음으로, 블록(1120)에서, 무선 디바이스는 제 1 반복되는 프리앰블 필드를 제 1 주파수-도메인 극성 시퀀스와 곱함으로써 제 1 정정된 프리앰블 필드를 생성한다. 예컨대, STA(106)는 RL-SIG(910)를 생성하기 위하여 RL-SIG(910)를, AP(104)에 의해 사용되는 -1 또는 +1의 사전 결정된 시퀀스의 역과 곱할 수 있다. 따라서, STA(106)는 RL-SIG(910)로부터 원래의 L-SIG(805)를 복원할 수 있다.
- [0137] [00144] 그 다음, 블록(1130)에서, 무선 디바이스는 제 1 프리앰블 필드 및 제 1 정정된 프리앰블 필드를 자기-상관시킨다. 예컨대, STA(106)는 L-SIG(805) 및 RL-SIG(910)를 자기-상관시킬 수 있다.
- [0138] [00145] 다양한 실시예들에서, 방법은 상기 자기-상관의 결과가 임계치 미만인 경우 패킷을 디코딩하는 것을 억제하는 단계를 더 포함할 수 있다. 예컨대, STA(106)는 자기-상관의 결과를 임계 값과 비교할 수 있다. 결과가 임계치와 동일하거나 또는 그 초과인 경우, STA(106)는, 패킷(900)이 HEW 패킷이며, 패킷의 디코딩을 계속한다고 결정할 수 있다. 결과가 임계치 미만인 경우, STA(106)는, 패킷(900)이 HEW 패킷이 아니며, 패킷의 디코딩을 중지한다고 결정할 수 있다. 예컨대, STA(106)는 저전력 모드에 진입할 수 있다.
- [0139] [00146] 다양한 실시예들에서, 패킷은 제 2 반복되는 프리앰블 필드를 포함할 수 있다. 방법은 제 2 프리앰블 필드를 제 2 주파수-도메인 극성 시퀀스와 곱함으로써 제 2 정정된 프리앰블 필드를 생성하는 단계를 더 포함할 수 있다. 예컨대, 제 2 반복되는 프리앰블 필드는, AP(104)에서 -1 또는 +1의 사전 결정된 시퀀스와 곱해진 HE-SIG0(815) 및/또는 HE-SIG1(920)일 수 있고, 이들은 STA(106)에서 -1 또는 +1의 사전 결정된 시퀀스의 역과 곱해질 수 있다.
- [0140] [00147] 하나의 실시예에서, 방법은 무선 디바이스에서 패킷을 수신하는 단계를 포함한다. 패킷은 L-SIG(legacy signal) 필드를 포함하는 레거시 프리앰블을 포함하고, 레거시 프리앰블은 복수의 디바이스들에 의해 디코딩가능하다. 패킷은 RL-SIG(repeated L-SIG) 필드를 더 포함한다. 패킷은 단지 복수의 디바이스들의 서브세트에 의해서만 디코딩가능한 제 2 프리앰블을 더 포함한다. 방법은 주파수-도메인에서 ±1의 역 시퀀스로 RL-SIG 필드를 마스킹함으로써 정정된 L-SIG 필드를 생성하는 단계를 더 포함한다. 방법은 L-SIG 필드 및 정정된 L-SIG 필드를 자기-상관시키는 단계를 더 포함한다.
- [0141] [00148] 실시예에서, 도 11에 도시되는 방법은 수신 회로, 생성 회로 및 자기상관 회로를 포함할 수 있는 무선 디바이스로 구현될 수 있다. 당업자들은 무선 디바이스가 본원에서 설명되는 간략화된 무선 디바이스보다 많은 컴포넌트들을 가질 수 있다는 것을 인식할 것이다. 본원에서 설명되는 무선 디바이스는 청구항들의 범위 내에서 구현들의 일부 특징들을 설명하기에 유용한 컴포넌트들을 포함한다.
- [0142] [00149] 수신 회로는 패킷을 수신하도록 구성될 수 있다. 일부 실시예들에서, 수신 회로는 적어도 도 11의 블록(1110)을 수행하도록 구성될 수 있다. 수신 회로는 수신기(212)(도 2), 안테나(216)(도 2) 및 트랜시버(214)(도 2) 중 하나 또는 그 초과의 것을 포함할 수 있다. 일부 구현들에서, 수신하기 위한 수단은 수신 회로를 포함할 수 있다.
- [0143] [00150] 생성 회로는 정정된 프리앰블 필드를 생성하도록 구성될 수 있다. 일부 실시예들에서, 생성 회로는 적어도 도 11의 블록(1120)을 수행하도록 구성될 수 있다. 생성 회로는 프로세서(204)(도 2), 메모리(206)(도 2) 및 DSP(220)(도 2) 중 하나 또는 그 초과의 것을 포함할 수 있다. 일부 구현들에서, 생성하기 위한 수단은 생성 회로를 포함할 수 있다.
- [0144] [00151] 자기-상관 회로는 자기-상관을 수행하도록 구성될 수 있다. 일부 실시예들에서, 세팅 회로는 적어도 도 11의 블록(1130)을 수행하도록 구성될 수 있다. 자기-상관 회로는 프로세서(204)(도 2), 메모리(206)(도 2), DSP(220)(도 2) 및 자기-상관기 중 하나 또는 그 초과의 것을 포함할 수 있다. 일부 구현들에서, 자기-상

관시키기 위한 수단은 자기-상관 회로를 포함할 수 있다.

- [0145] [00152] 당해 기술 분야의 당업자/숙련자는 정보 및 신호들이 다양한 상이한 기술들 및 기법들 중 임의의 것을 사용하여 표현될 수 있다는 것을 이해할 것이다. 예컨대, 위의 설명 전반에 걸쳐 참조될 수 있는 데이터, 명령들, 커맨드들, 정보, 신호들, 비트들, 심볼들 및 칩들은 전압들, 전류들, 전자기파들, 자기장들 또는 자기 입자들, 광학 필드들 또는 광학 입자들 또는 이들의 임의의 조합에 의해 표현될 수 있다.
- [0146] [00153] 본 개시물에서 설명되는 구현들에 대한 다양한 수정들은 당업자들에게 용이하게 명백할 수 있고, 본원에서 정의되는 일반적 원리들은 본 개시물의 사상 또는 범위를 이탈하지 않으면서 다른 구현들에 적용될 수 있다. 따라서, 본 개시물은 본원에서 나타내는 구현들로 제한되도록 의도되는 것이 아니라, 본원에서 개시되는 청구항들, 원리들 및 신규한 특징들과 일치하는 가장 넓은 범위를 따를 것이다. "예시적"이라는 용어는, 전적으로, "예, 예증 또는 예시로서 제공되는"을 의미하는 것으로 본원에서 사용된다. "예시적"으로서 본원에서 설명되는 임의의 구현은 반드시 다른 구현들에 비해 바람직하거나 또는 유리한 것으로서 해석되는 것은 아니다.
- [0147] [00154] 본원에서 사용되는 바와 같이, 항목들의 리스트 중 "적어도 하나"를 지칭하는 문구는 단일 부재들을 포함하여, 이러한 항목들의 임의의 조합을 지칭한다. 제 1 예로서, "a 및 b 중 적어도 하나"(또한 "a 또는 b")는 a, b 및 a-b뿐만 아니라 동일한 엘리먼트의 집합들(multiples)과의 임의의 조합(예컨대, a-a, a-a-a, a-a-b, a-b-b, b-b, b-b-b, 또는 a 및 b의 임의의 다른 순서)을 커버하도록 의도된다. 제 2 예로서, "a, b 및 c(또한 "a, b 또는 c") 중 적어도 하나"는 a, b, c, a-b, a-c, b-c 및 a-b-c뿐만 아니라 동일한 엘리먼트의 집합들(multiples)과의 임의의 조합(예컨대, a-a, a-a-a, a-a-b, a-a-c, a-b-b, a-c-c, b-b, b-b-b, b-b-c, c-c 및 c-c-c 또는 a, b 및 c의 임의의 다른 순서)을 커버하도록 의도된다.
- [0148] [00155] 별개의 구현들의 맥락에서 본 명세서에서 설명되는 특정 특징들은 또한, 단일 구현의 조합으로 구현될 수 있다. 대조적으로, 단일 구현의 맥락에서 설명되는 다양한 특징들은 또한, 다수의 구현들로 개별적으로, 또는 임의의 적합한 서브-조합으로 구현될 수 있다. 더욱이, 특징들은 특정 조합들에서 작동하는 것으로서 위에서 설명될 수 있고, 이와 같이 심지어 초기에 청구될 수 있지만, 청구되는 조합으로부터의 하나 또는 그 초과의 특징들은 일부 경우들에 있어서 조합으로부터 삭제될 수 있고, 청구되는 조합은 서브-조합 또는 서브-조합의 변형에 관련될 수 있다.
- [0149] [00156] 위에서 설명된 방법들의 다양한 동작들은 다양한 하드웨어 및/또는 소프트웨어 컴포넌트(들), 회로들 및/또는 모듈(들)과 같은 동작들을 수행할 수 있는 임의의 적합한 수단에 의해 수행될 수 있다. 일반적으로, 도면들에서 예시되는 임의의 동작들은 동작들을 수행할 수 있는 대응하는 기능적 수단에 의해 수행될 수 있다.
- [0150] [00157] 본 개시물과 관련하여 설명되는 다양한 예시적 논리 블록들, 모듈들 및 회로들이 범용 프로세서, DSP(digital signal processor), ASIC(application specific integrated circuit), FPGA(field programmable gate array signal) 또는 다른 PLD(programmable logic device), 이산 게이트 또는 트랜지스터 로직, 이산 하드웨어 컴포넌트들, 또는 본원에서 설명되는 기능들을 수행하도록 설계되는 이들의 임의의 조합으로 구현되거나 또는 수행될 수 있다. 범용 프로세서는 마이크로프로세서일 수 있지만, 대안적으로, 프로세서는 임의의 상업적으로 이용가능한 프로세서, 제어기, 마이크로제어기, 또는 상태 머신일 수 있다. 프로세서는 또한, 컴퓨팅 디바이스들의 조합, 예컨대, DSP 및 마이크로프로세서의 조합, 복수의 마이크로프로세서들, DSP 코어와 결합된 하나 또는 그 초과의 마이크로프로세서들, 또는 임의의 다른 이러한 구성으로서 구현될 수 있다.
- [0151] [00158] 하나 또는 그 초과의 양상들에서, 설명되는 기능들이 하드웨어, 소프트웨어, 펌웨어 또는 이들의 임의의 조합으로 구현될 수 있다. 소프트웨어로 구현되는 경우, 기능들은 컴퓨터 판독가능한 매체 상에 하나 또는 그 초과의 명령들 또는 코드로서 저장되거나 또는 이를 통해 송신될 수 있다. 컴퓨터 판독가능한 매체들은 하나의 장소에서 다른 장소로의 컴퓨터 프로그램의 이전을 가능하게 하는 임의의 매체를 포함하는 통신 매체들, 및 컴퓨터 저장 매체들 둘 다를 포함한다. 저장 매체들은 컴퓨터에 의해 액세스될 수 있는 임의의 이용가능한 매체들일 수 있다. 제한이 아닌 예로서, 이러한 컴퓨터 판독가능한 매체들은 RAM, ROM, EEPROM, CD-ROM 또는 다른 광학 디스크 저장소, 자기 디스크 저장 또는 다른 자기 저장 디바이스들, 또는 명령들 또는 데이터 구조들의 형태로 원하는 프로그램 코드를 반송 또는 저장하기 위하여 사용될 수 있고 컴퓨터에 의해 액세스될 수 있는 임의의 다른 매체를 포함할 수 있다. 또한, 임의의 연결수단(connection)이 컴퓨터 판독가능한 매체로 적절히 지정된다. 예컨대, 소프트웨어가 웹사이트, 서버, 또는 다른 원격 소스로부터 동축 케이블, 광섬유 케이블, 트위스티드 페어(twisted pair), DSL(digital subscriber line), 또는 (적외선, 라디오, 및 마이크로파와 같은) 무선 기술들을 사용하여 송신되는 경우, 동축 케이블, 광섬유 케이블, 트위스티드 페어, DSL, 또는 (적외선, 라디오, 및 마이크로파와 같은) 무선 기술들이 매체의 정의 내에 포함된다. 본원에서 사용되는 바와 같은 디스크

(disk 및 disc)는 CD(compact disc), 레이저 디스크(disc), 광학 디스크(disc), DVD(digital versatile disc), 플로피 디스크(disk) 및 블루-레이 디스크(disc)를 포함하며, 여기서 디스크(disk)들은 통상적으로 데이터를 자기적으로 재생하는 반면, 디스크(disc)들은 레이저들을 이용하여 데이터를 광학적으로 재생한다. 따라서, 일부 양상들에서, 컴퓨터 판독가능한 매체는 비-일시적 컴퓨터 판독가능한 매체(예컨대, 유형의 매체들)를 포함할 수 있다. 또한, 일부 양상들에서, 컴퓨터 판독가능한 매체는 일시적 컴퓨터 판독가능한 매체(예컨대, 신호)를 포함할 수 있다. 위의 것들의 조합들이 또한 컴퓨터 판독가능한 매체들의 범위 내에 포함될 수 있다.

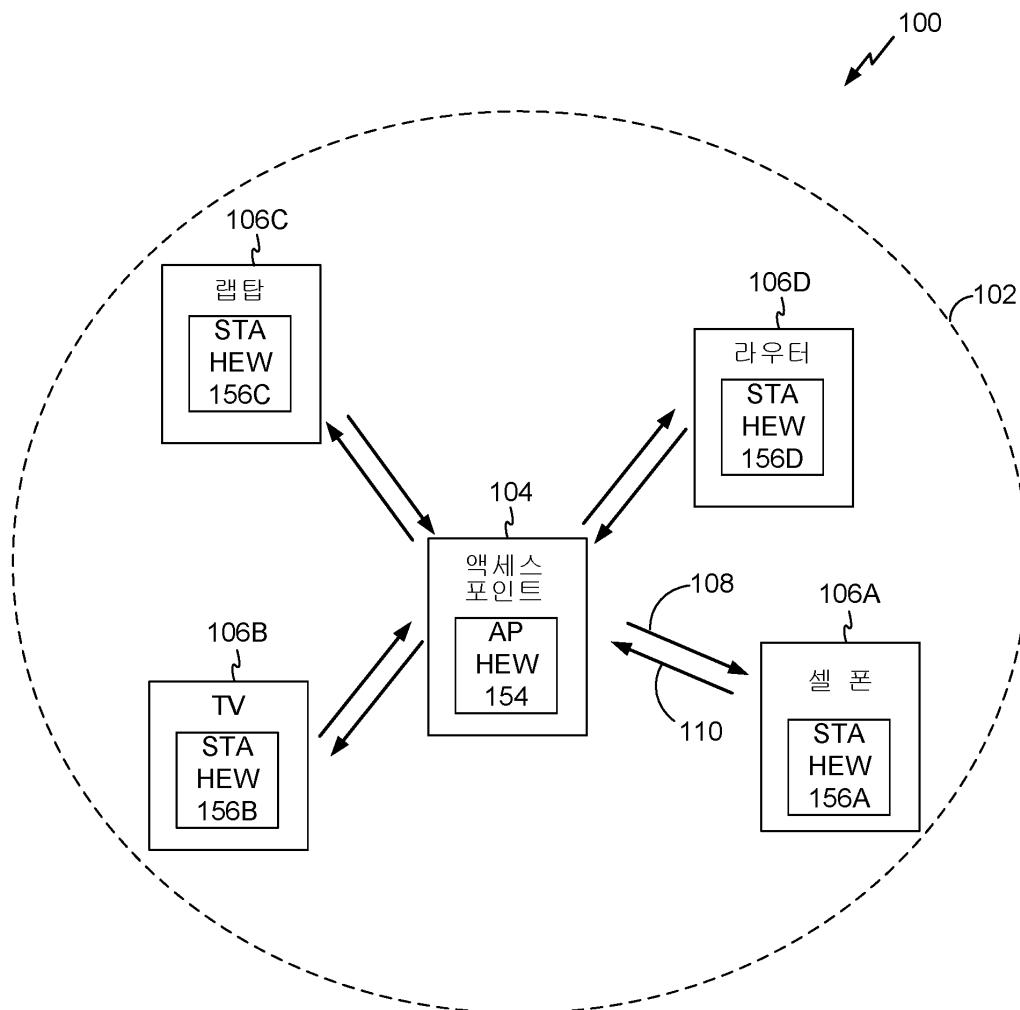
[0152] [00159] 본원에서 개시되는 방법들은 설명되는 방법을 달성하기 위한 하나 또는 그 초과의 단계들 또는 동작들을 포함한다. 방법 단계들 및/또는 동작들은 청구항들의 범위를 이탈하지 않으면서 서로 상호교환될 수 있다. 다시 말해서, 단계들 또는 동작들의 특정 순서가 특정되지 않는 한, 특정 단계들 및/또는 동작들의 순서 및/또는 사용은 청구항들의 범위를 이탈하지 않으면서 수정될 수 있다.

[0153] [00160] 추가로, 본원에서 설명되는 방법들 및 기법들을 수행하기 위한 모듈들 및/또는 다른 적절한 수단은 적용가능한 경우, 사용자 단말 및/또는 베이스 스테이션에 의해 다운로드되고 그리고/또는 다른 방식으로 획득될 수 있다는 것이 인식될 수 있다. 예컨대, 이러한 디바이스는 본원에서 설명되는 방법들을 수행하기 위한 수단의 전달을 가능하게 하기 위하여 서버에 커플링될 수 있다. 대안적으로, 본원에서 설명되는 다양한 방법들은 저장 수단(예컨대, RAM, ROM, (CD(compact disc) 또는 플로피 디스크와 같은) 물리적 저장 매체 등)을 통해 제공될 수 있어서, 사용자 단말 및/또는 베이스 스테이션은 저장 수단을 디바이스에 커플링시키거나 또는 제공할 시, 다양한 방법들을 획득할 수 있다. 더욱이, 본원에서 설명되는 방법들 및 기법들을 디바이스에 제공하기 위한 임의의 다른 적합한 기법이 활용될 수 있다.

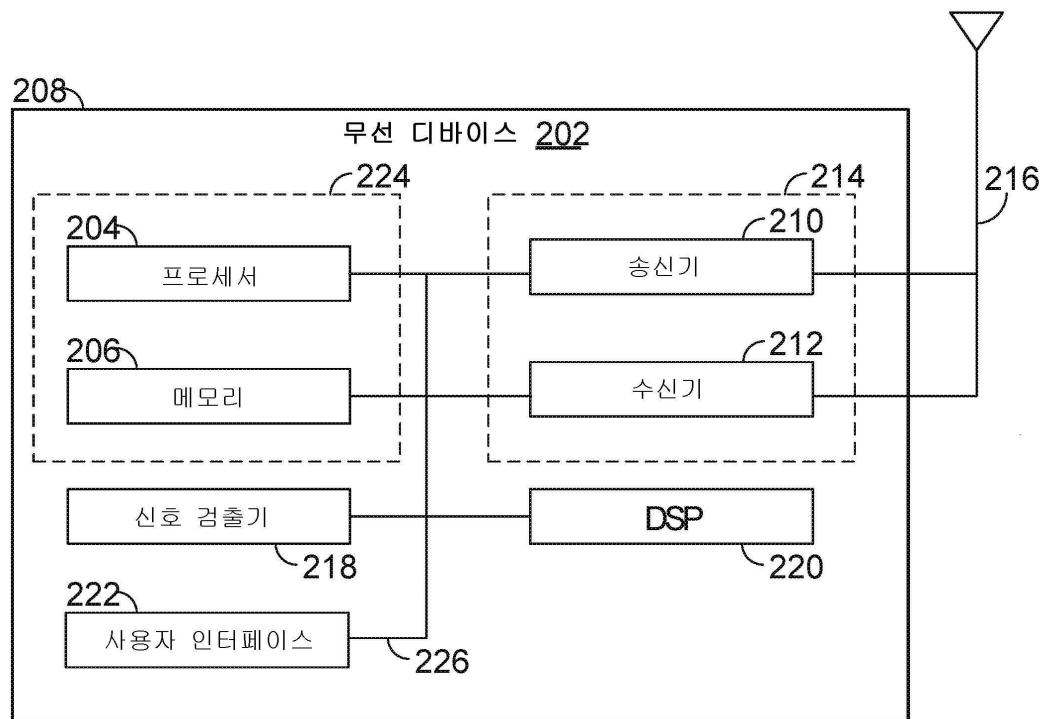
[0154] [00161] 위의 설명은 본 개시물의 양상들에 관련되지만, 개시물의 기본 범위로부터 이탈하지 않으면서 개시물의 다른 그리고 추가적 양상들이 고안될 수 있으며, 개시물의 범위는 다음의 청구항들에 의해 결정된다.

도면

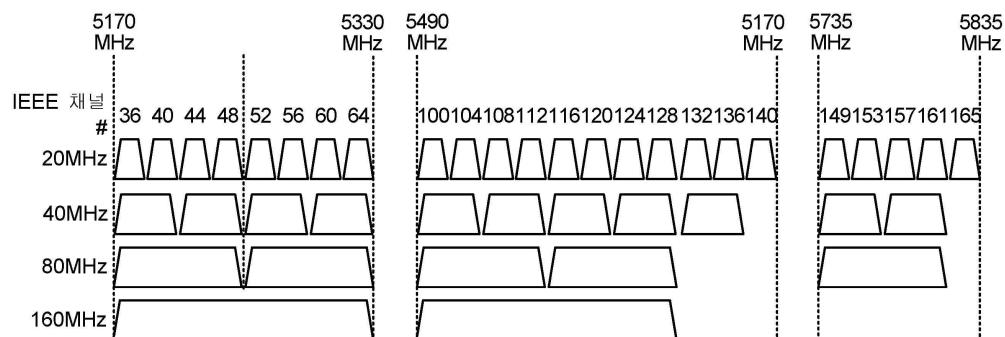
도면1



도면2

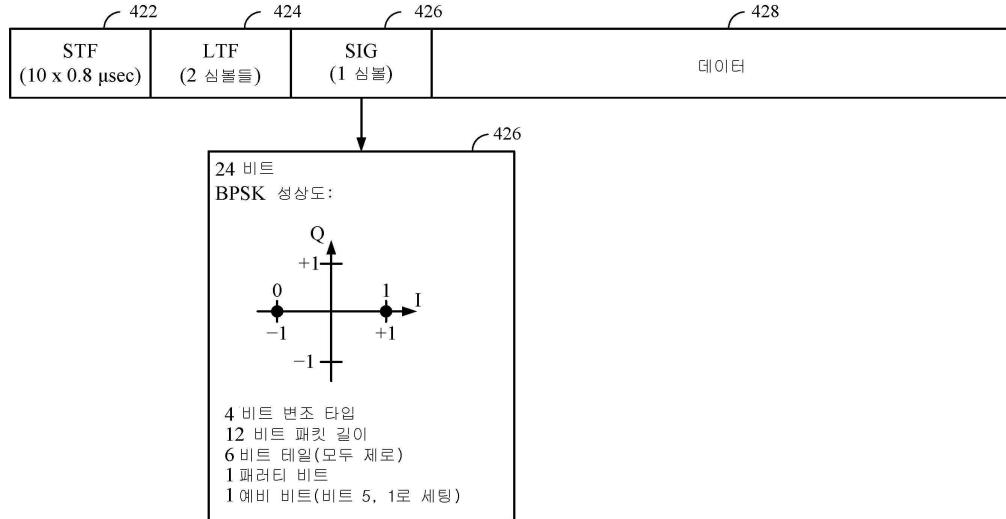


도면3



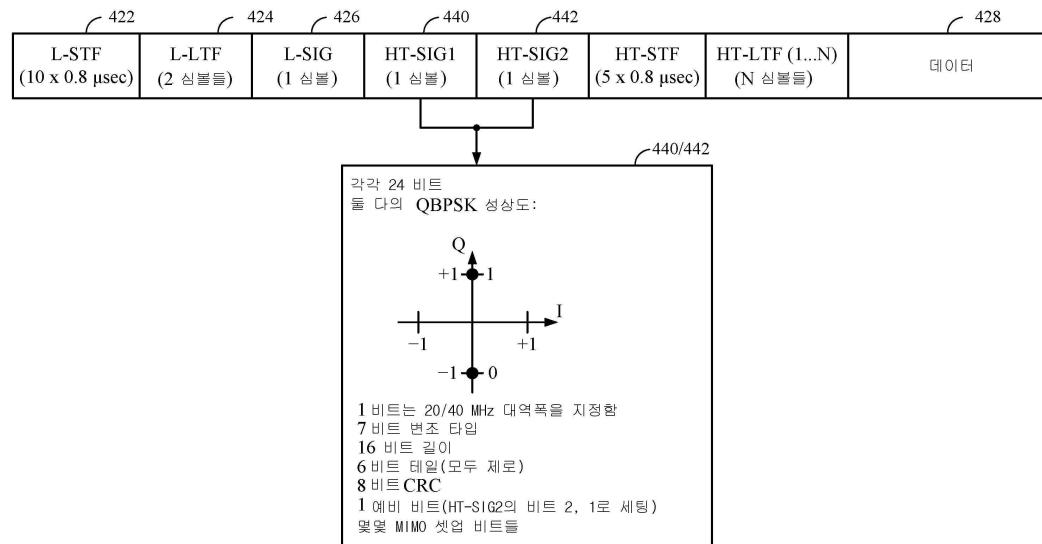
도면4

IEEE 802.11a/b/g 다운링크 패킷:



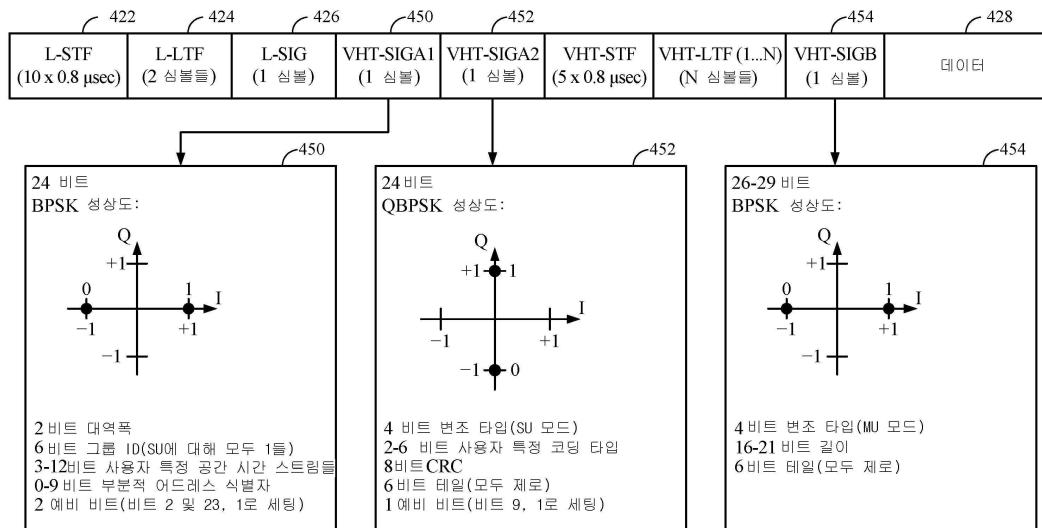
도면5

IEEE 802.11n 다운링크 패킷:



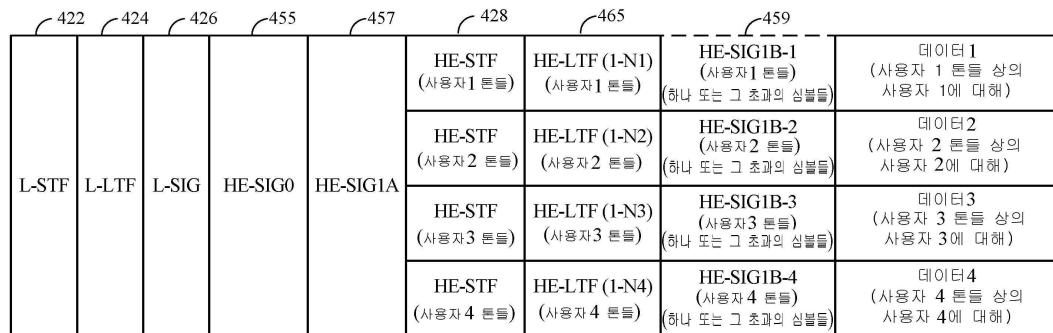
도면6

IEEE 802.11ac 다운링크 패킷:

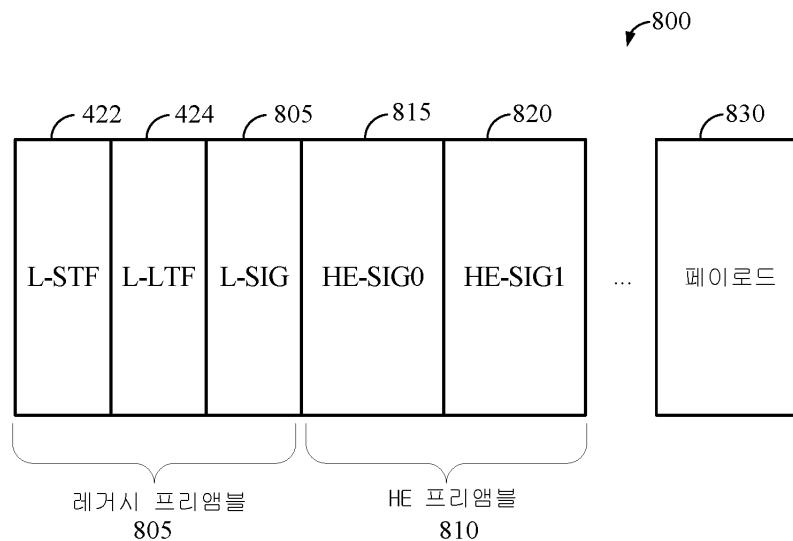


도면7

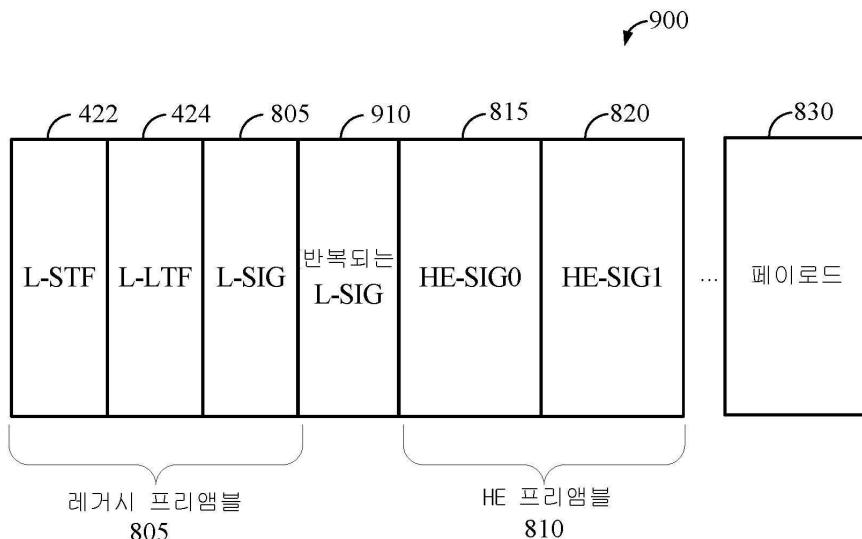
HE 다운링크 패킷:



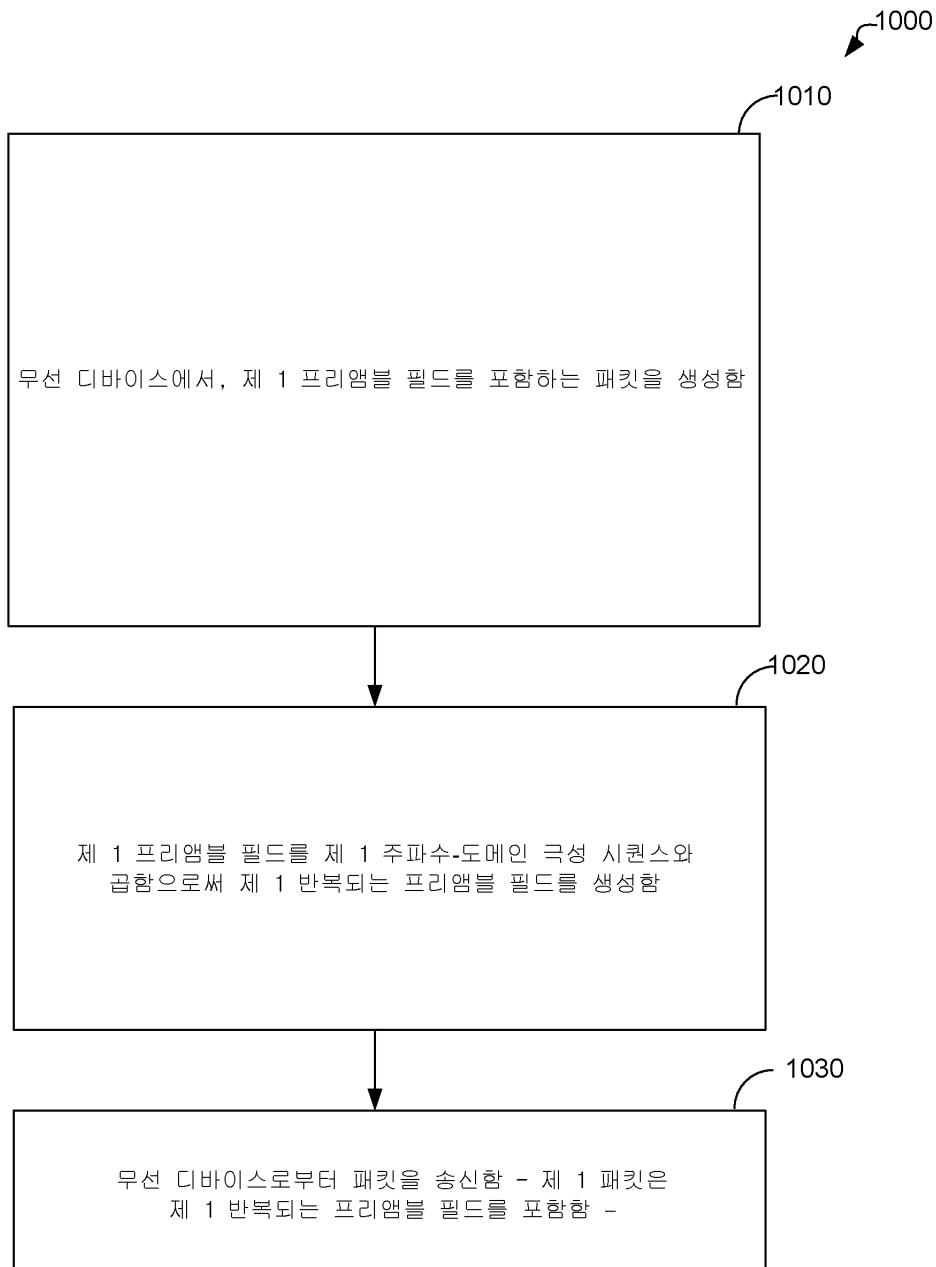
도면8



도면9



도면10



도면11

