

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号
特許第6192431号
(P6192431)

(45) 発行日 平成29年9月6日 (2017.9.6)

(24) 登録日 平成29年8月18日 (2017.8.18)

(51) Int.Cl.

F I

G O 9 G 3 / 3 2 3 3 (2 0 1 6 . 0 1)

G O 9 G 3 / 3 2 9 1 (2 0 1 6 . 0 1)

G O 9 G 3 / 2 0 (2 0 0 6 . 0 1)

H O 5 B 3 3 / 1 2 (2 0 0 6 . 0 1)

H O 1 L 5 1 / 5 0 (2 0 0 6 . 0 1)

G O 9 G 3 / 3 2 3 3

G O 9 G 3 / 3 2 9 1

G O 9 G 3 / 2 0 6 4 2 J

H O 5 B 3 3 / 1 2 C

H O 5 B 3 3 / 1 4 A

請求項の数 8 (全 14 頁) 最終頁に続く

(21) 出願番号	特願2013-171597 (P2013-171597)	(73) 特許権者	502356528
(22) 出願日	平成25年8月21日 (2013.8.21)		株式会社ジャパンディスプレイ
(65) 公開番号	特開2015-40961 (P2015-40961A)		東京都港区西新橋三丁目7番1号
(43) 公開日	平成27年3月2日 (2015.3.2)	(74) 代理人	110000154
審査請求日	平成28年8月15日 (2016.8.15)		特許業務法人はるか国際特許事務所
		(72) 発明者	豊田 裕訓
			東京都港区西新橋三丁目7番1号 株式会
			社ジャパンディスプレイ内
		(72) 発明者	佐藤 敏浩
			東京都港区西新橋三丁目7番1号 株式会
			社ジャパンディスプレイ内
		審査官	西島 篤宏

最終頁に続く

(54) 【発明の名称】 有機E L表示装置の駆動方法、及び有機E L表示装置

(57) 【特許請求の範囲】

【請求項1】

有機E L表示装置の駆動方法であって、
前記有機E L表示装置は、
複数の画素がマトリクス状に配置され、
それぞれが駆動電流に応じて白色発光する発光層を有する発光素子と、
前記複数の画素のそれぞれの上に配置され、前記白色発光の一部を透過するカラーフィルタとを有し、
前記複数の画素に画像信号に応じた画素信号電圧を書き込む操作と、
記憶部から、前記発光素子の前記駆動電流と色温度との相関関係を読み出す操作と、
前記相関関係に応じて、所望の前記色温度で前記発光素子が発光するように、前記発光素子に供給する前記駆動電流を変化させる操作と、
前記駆動電流の変化前後にて発光輝度を維持するべく、前記駆動電流の変化に反比例して前記発光素子の発光デューティを変化させる操作と、を含み、
前記複数の画素はそれぞれ、信号線に接続されると共に、前記信号線の一端に設けられた第1スイッチを介して水平走査回路に接続され、前記信号線他端に設けられた第2スイッチを介して発光基準信号生成回路に接続され、
前記画素信号電圧を書き込む操作は、前記水平走査回路によって、前記第1スイッチを介して行われ、
前記駆動電流を変化させる操作及び前記発光デューティを変化させる操作は、前記発光

基準信号生成回路によって、前記第 2 スイッチを介して行われ、

第 1 の駆動電流に対する前記発光素子の前記白色発光の色温度は、第 2 の駆動電流に対する前記発光素子の前記白色発光の前記色温度と異なること、を特徴とする有機 E L 表示装置の駆動方法。

【請求項 2】

請求項 1 において、

前記発光層は、互いに異なる色の発光材料を含んだ複数の色別発光層を積層してなること、を特徴とする有機 E L 表示装置の駆動方法。

【請求項 3】

請求項 2 において、

前記発光素子は、異なる色の複数の発光ユニットを直列接続したタンデム構造であること、を特徴とする有機 E L 表示装置の駆動方法。

【請求項 4】

請求項 2 又は請求項 3 において、

前記発光層における前記複数の発光材料の含有量は、発光色の波長が短いものほど多いこと、を特徴とする有機 E L 表示装置の駆動方法。

【請求項 5】

複数の画素がマトリクス状に配置され、

それぞれが駆動電流に応じて白色発光する発光層を有する発光素子と、

前記複数の画素のそれぞれの上に配置され、前記白色発光の一部を透過するカラーフィルタと、

発光制御パルスのパルス電圧と前記駆動電流に応じて変化する前記発光素子の発光色との相関関係を記憶した記憶部と、

前記複数の画素に画像信号に応じた画素信号電圧を書き込む水平走査回路と、

パルス幅が発光デューティを規定する前記発光制御パルスを生成する回路であって、前記相関関係に基づき前記発光色に対応する前記パルス電圧を設定し、前記パルス電圧の変更に対し、当該パルス電圧に応じた前記駆動電流の変化に反比例して前記パルス幅を変化させる発光基準信号生成回路と、を有し、

前記複数の画素はそれぞれ、

前記水平走査回路によって前記画素信号電圧が書き込まれた後、前記発光基準信号生成回路から前記発光制御パルスを入力され、前記画素信号電圧と前記パルス電圧とに応じた電流密度の前記駆動電流を、前記パルス幅に応じた期間、前記発光素子に供給する画素回路を有し、

前記画素回路は、信号線に接続されると共に、前記信号線の一端に設けられた第 1 スイッチを介して前記水平走査回路に接続され、前記信号線の他端に設けられた第 2 スイッチを介して前記発光基準信号生成回路に接続され、

第 1 の駆動電流に対する前記発光素子の前記白色発光の色温度は、第 2 の駆動電流に対する前記発光素子の前記白色発光の前記色温度と異なること、を特徴とする有機 E L 表示装置。

【請求項 6】

請求項 5 において、

前記発光層は、互いに異なる色の発光材料を含んだ複数の色別発光層を積層してなること、を特徴とする有機 E L 表示装置。

【請求項 7】

請求項 6 において、

前記発光素子は、異なる色の複数の発光ユニットを直列接続したタンデム構造であること、を特徴とする有機 E L 表示装置。

【請求項 8】

請求項 6 又は請求項 7 において、

前記発光層における前記複数の発光材料の含有量は、発光色の波長が短いものほど多い

10

20

30

40

50

こと、を特徴とする有機ＥＬ表示装置。

【発明の詳細な説明】

【技術分野】

【０００１】

本発明は有機エレクトロルミネッセンス（ELECTROLUMINESCENCE：ＥＬ）表示装置及びその駆動方法に関する。

【背景技術】

【０００２】

有機ＥＬ表示装置は有機発光素子である有機発光ダイオード（ORGANIC LIGHT-EMITTING DIODE：ＯＬＥＤ）が発する光を用いて赤色（Ｒ）、緑色（Ｇ）、青色（Ｂ）等の複多数色を生成しカラー画像を表示する。画像表示領域に２次元配列される各画素は互いに異なる色の光を発する複多数種類のサブピクセルで構成される。各サブピクセルの発光強度は独立して制御でき、それらの発光強度のバランスに応じて画素は様々な色を表現することができる。

10

【０００３】

複多数色の生成の仕組みの１つとして、白色発光のＯＬＥＤとカラーフィルタとを組み合わせる構成がある。当該構成では各サブピクセルのＯＬＥＤは共通した白色で発光し、ＯＬＥＤの発光を出射させる表示面側にサブピクセルの色に対応して透過色が異なるカラーフィルタを配置する。

【０００４】

20

白色発光のＯＬＥＤの構造として、発光層が複数の発光材料を含有する単層からなる構造（単層型）、発光層が異なる色の複数の発光層（色別発光層）を積層したものである構造（積層型）などがある。積層型のＯＬＥＤは、複数の色別発光層を直接積層した構造（シングルユニット構造）と、複数の色別発光層を光透過性の中間層を介して電氣的に直列接続した構造（マルチユニット構造、又はタンデム構造）とに分けられる。

【０００５】

単層型の白色発光ＯＬＥＤにおいて複数の発光材料の混合量を調整して所望の色温度の白色発光を得ようとする、混合量の適切な条件を決定するために微妙な調整が必要となり、また当該適切な条件を満たすようにするには混合量の厳密な制御が可能な成膜装置が必要となるという問題がある。そのため、現在、主に検討されているのは積層型であり、特にタンデム構造が注目を集めている。

30

【先行技術文献】

【特許文献】

【０００６】

【特許文献１】特開２００８－１９１５３９号公報

【特許文献２】特開２０１１－１４１４１２号公報

【発明の概要】

【発明が解決しようとする課題】

【０００７】

白色発光ＯＬＥＤに所望される色温度は、それを用いる表示装置の製品に依存し得る。これは、有機ＥＬ表示装置を設計する際に、ＯＬＥＤの特性だけでなくカラーフィルタの特性や映像信号処理の特性など種々の要因が画像の色の特性に影響を与えると共に、そもそも目的とする色再現性などの特性自体が製品によって異なり得るからである。

40

【０００８】

しかし、製品に応じて、白色発光ＯＬＥＤの色温度を変えた表示パネルを設計したり製造したりすることは大変であり、またコスト増の要因となるという問題があった。

【０００９】

また、個々の有機ＥＬ表示装置にてそのエンドユーザが画像の色合いを調整できると便利であるが、それを映像信号処理で実現しようとするとその分、演算負荷が増加するので、より高速の演算装置が必要となったり処理回路の規模が大きくなったりするという問題

50

があった。

【 0 0 1 0 】

本発明は上記問題点を解決するためになされたものであり、有機 E L 表示装置において、白色発光 O L E D の色温度の調節が可能な駆動方法、構造を提供することを目的とする。

【課題を解決するための手段】

【 0 0 1 1 】

(1) 本発明に係る有機 E L 表示装置の駆動方法は、異なる色の複数の発光材料を含んだ発光層を備え駆動電流に応じた強度で発光する有機発光素子が二次元配列された有機 E L 表示装置の駆動方法であって、前記有機発光素子の発光をユーザからの指示に応じた色合いにするべく、前記有機発光素子に供給する前記駆動電流を変化させ、前記駆動電流の変化前後にて発光輝度を維持するべく、前記駆動電流の変化に反比例して前記有機発光素子の発光デューティを変化させる。

10

【 0 0 1 2 】

(2) 上記 (1) に記載する駆動方法は、前記発光層が互いに異なる色の発光材料を含んだ複数の色別発光層を積層してなる有機 E L 表示装置に適用することができる。

【 0 0 1 3 】

(3) 上記 (2) において、前記有機発光素子は、異なる色の複数の発光ユニットを直列接続したタンデム構造とすることができる。

【 0 0 1 4 】

20

(4) 上記 (1) から (3) において、前記発光層における前記複数の発光材料の含有量は、発光色の波長が短いものほど多くすることができる。

【 0 0 1 5 】

(5) 本発明に係る有機 E L 表示装置は、異なる色の複数の発光材料を含んだ発光層を備え駆動電流に応じた強度で発光する有機発光素子を画素ごとに配置された有機 E L 表示装置であって、パルス幅が発光デューティを規定する発光制御パルスを入力され、表示される画像に応じた画素値と前記発光制御パルスのパルス電圧とに応じた電流密度の前記駆動電流を前記有機発光素子に供給する画素回路と、前記パルス電圧と前記駆動電流に応じて変化する前記有機発光素子の発光色との相関関係を記憶した記憶部と、ユーザからの発光色に関する指示を入力され、当該指示に応じた前記発光制御パルスを前記画素回路に供給する回路であって、前記相関関係に基づき前記指示に係る発光色に対応する前記パルス電圧を設定し、前記パルス電圧の変更に対し、当該パルス電圧に応じた前記駆動電流の変化に反比例して前記パルス幅を変化させる駆動回路と、を有する。

30

【発明の効果】

【 0 0 1 6 】

本発明によれば、白色発光 O L E D に流れる駆動電流の電流密度に応じた発光の色合いの変化を利用することで、O L E D の構造が共通である表示パネルを、表示パネルに対し異なる色温度を要求する複数の有機 E L 表示装置に用いることができ、O L E D の設計、製造上の負荷が軽減され、また有機 E L 表示装置のコスト低減が図られる。また、個々の有機 E L 表示装置において画像の色合いを簡易に調節することが可能となる。

40

【図面の簡単な説明】

【 0 0 1 7 】

【図 1】本発明の実施形態である有機 E L 表示装置の表示パネルの模式的な平面図である。

【図 2】図 1 に示す II - II 線に沿った位置での表示パネルの模式的な垂直断面図である。

【図 3】図 2 に示す III - III 線に沿った O L E D の模式的な垂直断面図である。

【図 4】本発明の実施形態である有機 E L 表示装置の主に表示パネルに形成される部分の概略の構成を示す模式的な回路図である。

【図 5】画素回路の概略の回路図である。

【図 6】画素回路の動作を説明する模式的なタイミング図である。

50

【図 7】O L E D に供給する駆動電流の電流密度と O L E D の色度との関係の測定結果の一例を示すグラフである。

【図 8】電流密度に応じて発光デューティを変化させる制御部の処理の例を示す模式図である。

【発明を実施するための形態】

【 0 0 1 8 】

以下、本発明の実施の形態（以下実施形態という）について、図面に基づいて説明する。

【 0 0 1 9 】

図 1 は実施形態である有機 E L 表示装置の表示パネル 2 の模式的な平面図である。本実施形態の表示パネル 2 はカラー画像を表示し、カラー画像における画素は例えば、R、G、B に対応する光を出射する画素（サブピクセル）で構成される。以下の説明では、記載を簡潔にするために R G B サブピクセルを R G B 画素と表す。

【 0 0 2 0 】

本実施形態では R 画素 4 R、G 画素 4 G、B 画素 4 B が表示領域にストライプ配列される例を説明する。当該配列では、画像の垂直方向に同じ種類（色）の画素が並び、水平方向に R G B が周期的に並ぶ。なお、図 1 において R 画素 4 R、G 画素 4 G、B 画素 4 B はそれぞれ有効な発光領域を模式的に示しており、それらの間の領域はバンクに対応している。

【 0 0 2 1 】

図 2 は図 1 に示す II - II 線に沿った位置での表示パネル 2 の模式的な垂直断面図である。表示パネル 2 は、T F T 基板 1 0 とカラーフィルタ基板 1 2 とを、充填材 1 4 を間に挟んで貼り合わせた構造を有する。

【 0 0 2 2 】

T F T 基板 1 0 はガラス基板 2 0 上に回路部 2 2、絶縁膜 2 4、O L E D 部 2 6 及び封止膜 2 8 などを積層される。

【 0 0 2 3 】

回路部 2 2 は映像信号に応じた電流を O L E D 部 2 6 に供給して発光させる電子回路であり、配線や T F T などの回路素子からなり、ガラス基板 2 0 の表面に形成される。例えば、表示領域には電源線や画素回路などが形成される。また、表示領域の外側には表示領域の駆動回路が形成されたり、外部回路につながるフレキシブル基板等が接続されたりする。

【 0 0 2 4 】

絶縁膜 2 4 は回路部 2 2 を覆ってガラス基板 2 0 表面に積層され、画素ごとに設けられる画素回路の相互間や、下部電極 3 0 と回路部 2 2 との間などを電氣的に絶縁する。絶縁膜 2 4 は例えば酸化シリコン（ SiO_2 ）や窒化シリコン（ SiN ）等で形成される。

【 0 0 2 5 】

O L E D 部 2 6 は下部電極 3 0、有機材料積層部 3 2、上部電極 3 4 及びバンク 3 6 を含んで構成される。

【 0 0 2 6 】

下部電極 3 0 及び上部電極 3 4 とこれらの間に挟持される有機材料積層部 3 2 とは O L E D を構成する。上部電極 3 4 は基本的に表示領域の全画素の有機材料積層部 3 2 に共通に接触する共通電極である。一方、下部電極 3 0 は画素ごとに分離して形成され、コンタクトホール 3 8 を介して回路部 2 2 と電氣的に接続される。本実施形態では上部電極 3 4 が O L E D の陰極をなし、下部電極 3 0 が陽極をなす。上部電極 3 4 及び下部電極 3 0 は例えば、I Z O（INDIUM ZINC OXIDE）や I T O（INDIUM TIN OXIDE）等の透明導電材を用いて形成される。有機材料積層部 3 2 は後述する発光層を備え、発光層は両電極に印加される電圧に応じて正孔及び電子を注入され、それらの再結合により発光する。

【 0 0 2 7 】

バンク 3 6 は R G B 各画素の境界に絶縁層で形成され、下部電極 3 0 間を電氣的に分離

10

20

30

40

50

する。

【 0 0 2 8 】

封止膜 2 8 は O L E D 部 2 6 の上に積層される。O L E D の特性が水分によって劣化することに対応して、封止膜 2 8 は充填材 1 4 に含まれる水分から O L E D を保護する防湿機能を有する。例えば、封止膜 2 8 は S I N からなる。

【 0 0 2 9 】

カラーフィルタ基板 1 2 は、ガラス基板 4 0 上にカラーフィルタ 4 2、ブラックマトリクス 4 4、オーバーコート層 4 6 を含む積層構造を形成される。

【 0 0 3 0 】

カラーフィルタ 4 2 はガラス基板 4 0 の表面に積層される。カラーフィルタ 4 2 は光透過性の樹脂材料等で形成され、顔料等により複数の色に着色される。例えば、カラーフィルタ 4 2 は色レジストで形成される。本実施形態では R 画素 4 R、G 画素 4 G、B 画素 4 B に対応してカラーフィルタ 4 2 として赤色 (R) フィルタ 4 2 R、緑色 (G) フィルタ 4 2 G 及び青色 (B) フィルタ 4 2 B が設けられる。

【 0 0 3 1 】

カラーフィルタ間の境界にはブラックマトリクス 4 4 がクロム (C R) 等からなる遮光膜をパターンングして形成される。

【 0 0 3 2 】

オーバーコート層 4 6 は、上述したカラーフィルタ 4 2 及びブラックマトリクス 4 4 が積層されたガラス基板 4 0 の表面を覆う。オーバーコート層 4 6 は例えばアクリル樹脂等の透明な樹脂材料で作られる。

【 0 0 3 3 】

T F T 基板 1 0 とカラーフィルタ基板 1 2 とは間隙を設けて対向配置され、表示領域を囲んで当該間隙にはダム材 (シール材) (不図示) が配され、表示領域の間隙を密閉する。充填材 1 4 (フィル材) はダム材の内側の間隙に充填される。ダム材及び充填材 1 4 は硬化して両基板を接着する。

【 0 0 3 4 】

図 3 は表示パネル 2 における O L E D の構造を示す模式図であり、図 2 の III - III 線に沿った垂直断面を表している。なお、図 3 では G 画素での垂直断面を示しているが、O L E D の構造は R G B 各画素で共通である。

【 0 0 3 5 】

本実施形態の O L E D はタンデム構造であり、下部電極 3 0 と上部電極 3 4 との間には有機材料積層部 3 2 として複数の発光ユニット 5 0 が光透過性かつ導電性の中間層 5 2 を介して直列接続される。具体的には、表示パネル 2 の各画素の O L E D には青色発光ユニット (B 発光ユニット) 5 0 D と赤緑色発光ユニット (R G 発光ユニット) 5 0 U とが積層される。

【 0 0 3 6 】

各発光ユニット 5 0 は発光層 (EMISSIVE LAYER : E M L) 5 4 とその両側に設けられる正孔輸送層 (HOLE TRANSPORT LAYER : H T L) 5 6 及び電子輸送層 (ELECTRON TRANSPORT LAYER : E T L) 5 8 からなる。具体的には、B 発光ユニット 5 0 D は、B 色を発光する B 発光層 (B - E M L) 5 4 B と正孔輸送層 5 6 D 及び電子輸送層 5 8 D とを備え、下部電極 3 0 の上に、正孔輸送層 5 6 D、B 発光層 5 4 B、電子輸送層 5 8 D の順に積層される。また R G 発光ユニット 5 0 U は、R 色を発光する R 発光層 (R - E M L) 5 4 R 及び G 色を発光する G 発光層 (G - E M L) 5 4 G と、正孔輸送層 5 6 D 及び電子輸送層 5 8 D とを備え、B 発光ユニット 5 0 D の電子輸送層 5 8 D に積層された中間層 5 2 の上に、正孔輸送層 5 6 U、G 発光層 5 4 G、R 発光層 5 4 R、電子輸送層 5 8 U の順に積層される。各色別発光層はホスト材料と、その中に分散されたドーパント材料とからなり、例えば、B 発光層のドーパント材料として蛍光材料を用い、R 発光層及び G 発光層のドーパント材料として燐光材料を用いたタンデム構造の白色発光 O L E D とすることができる。

【 0 0 3 7 】

図4は、本実施形態の有機EL表示装置の主に表示パネル2に形成される部分の概略の構成を示す模式的な回路図である。有機EL表示装置には表示パネル2の駆動回路として制御部60、記憶部62、垂直走査回路64、水平走査回路66、発光基準信号生成回路68及びOLED駆動電圧源70が設けられる。表示パネル2の表示領域80には画素回路82がマトリクス状に配置される。画素回路82の水平方向の並び（画素行）ごとに制御線90、92が設けられ、画素行を構成する各画素回路82は共通の制御線90、92に接続される。各行の制御線90、92は垂直走査回路64に接続される。画素回路82の垂直方向の並び（画素列）ごとに信号線94が設けられ、画素列を構成する各画素回路82は共通の信号線94に接続される。各列の信号線94はスイッチSWAを介して水平走査回路66に接続され、またスイッチSWBを介して発光基準信号生成回路68に接続される。また、各画素回路82は、OLED駆動電圧源70から電源線96を介して正電圧 V_{OLED} を供給され、共通接地線を介して接地電位（GND）を供給される。

【0038】

図5は画素回路82の概略の回路図である。各画素回路82に設けられるOLED100は、上述した白色発光OLEDである。OLED100の陰極は共通接地線に接続される。また、OLED100の陽極は、N型TFTからなる点灯スイッチ102と、P型TFT（以下、駆動TFTという。）104を介して電源線96に接続される。

【0039】

また、駆動TFT104のゲート電極は、記憶容量106を介して信号線94に接続され、駆動TFT104のドレイン電極とゲート電極との間には、N型TFTからなるリセットスイッチ108が設けられる。なお、駆動TFT104のソース電極はOLED駆動電圧源70から V_{OLED} を印加される。また、リセットスイッチ108のゲート電極は、リセット制御線92に接続され、点灯スイッチ102のゲート電極は、点灯制御線90に接続される。

【0040】

垂直走査回路64はそれぞれ点灯制御線90、リセット制御線92を介して点灯スイッチ102、リセットスイッチ108のオン/オフを制御する点灯制御信号、リセット制御信号を供給する。具体的には、垂直走査回路64はシフトレジスタを用いて表示領域80にて動作対象となる画素回路の行を列方向（例えば、画面上側から下側への向き）に順番に選択し、当該選択した行の点灯制御線90及びリセット制御線92に点灯スイッチ102、リセットスイッチ108をオンするパルスを出力する。

【0041】

水平走査回路66は、垂直走査回路64による垂直走査にて選択された行の各画素（サブピクセル）の画像信号を表すデータ（画素データ）を入力され、当該データをD/A変換器でアナログ電圧に変換して画像信号に応じた画素信号電圧を生成する。水平走査回路66は当該画素信号電圧を表示領域80の画素回路82の列ごとに生成し、各列の信号線94に、選択された行の各画素の画素信号電圧を並列して出力する。

【0042】

既に述べたように信号線94にはスイッチSWA、SWBが設けられる。これらスイッチSWA、SWBを用いて、水平走査回路66に代えて発光基準信号生成回路68を信号線94に接続することが可能である。具体的には、スイッチSWAがオン状態にあるときは、信号線94に水平走査回路66が接続される。スイッチSWBがオン状態にあるときは、信号線94に発光基準信号生成回路68が接続される。これらスイッチSWA、SWBの切り換えは制御部60により行われる。

【0043】

発光基準信号生成回路68は画素回路82の発光基準信号を生成する。発光基準信号生成回路68の出力電圧は信号線94を介して各画素回路82に供給される。

【0044】

次に、画素回路の動作を説明する。図6は画素回路82の動作を説明する模式的なタイミング図であり、垂直走査期間の1周期（1V）における各種信号の波形が示されている

10

20

30

40

50

。具体的には、図 6 には、垂直同期信号 (V S Y N C)、スイッチ S W A に対する制御信号 S A、スイッチ S W B に対する制御信号 S B、点灯制御信号 $S_{I L M}$ 、リセット制御信号 $S_{R S T}$ 、信号線 9 4 の電圧 V_S が示されている。ここで、点灯制御信号 $S_{I L M}$ 及びリセット制御信号 $S_{R S T}$ は任意の 1 ラインである第 N 行に関する波形を示している。V S Y N C の垂直同期パルスの立ち上がりタイミング間の期間が 1 V に相当し、当該期間に 1 フレームの画像についての表示処理が行われる。1 フレームの表示処理では、まず書き込み期間 P W にて、1 行ずつ画素回路 8 2 へ画素信号電圧を書き込む処理が行われ、続く発光期間 P E 内にて全ラインを一斉に発光させる。

【 0 0 4 5 】

書き込み期間 P W のうち期間 P 2 , P 3 が第 N 行への書き込み動作の期間であり、その前後の期間 P 1 , P 4 はそれぞれ、第 (N - 1) 行まで、及び第 (N + 1) 行以降の書き込み動作の期間である。垂直走査回路 6 4 は当該期間 P 1 , P 4 では、第 N 行の画素回路 8 2 に対する点灯制御信号 $S_{I L M}$ 及びリセット制御信号 $S_{R S T}$ を所定の低電位である L O W レベル (以下、L レベル) に維持する。これにより、点灯スイッチ 1 0 2 及びリセットスイッチ 1 0 8 はオフ状態に保たれ、駆動 T F T 1 0 4 のゲート電極は前フレームの書き込み動作にて設定された電荷蓄積状態を維持する。

【 0 0 4 6 】

第 N 行への書き込み動作の期間である期間 P 2 , P 3 においては、水平走査回路 6 6 から信号線 9 4 に第 N 行の画素信号電圧 $V_{D A T A (N)}$ が印加される。期間 P 2 では、垂直走査回路 6 4 が点灯制御信号 $S_{I L M}$ 及びリセット制御信号 $S_{R S T}$ を所定の高電位である H I G H レベル (以下、H レベル) にする。これにより点灯スイッチ 1 0 2 及びリセットスイッチ 1 0 8 がオン状態となり、駆動 T F T 1 0 4 のゲート側に前フレームの画素信号電圧に応じて蓄積されていた電荷が O L E D 1 0 0 を介して接地電位 (G N D) へ排出される。この動作をリセット動作と呼び、現フレームの画素信号電圧 $V_{D A T A (N)}$ に応じた信号を記憶容量 1 0 6 へ書き込む準備が行われる。なお、このとき、駆動 T F T 1 0 4 のゲートからの放電と、ゲート電位 V_G が下がり駆動 T F T 1 0 4 がオンすることにより、O L E D 1 0 0 には電流が流れる。これにより、O L E D 1 0 0 は発光するが、その発光はごく短時間であり映像に与える影響は軽微である。

【 0 0 4 7 】

期間 P 3 では、点灯制御信号 $S_{I L M}$ が L レベルとされ、点灯スイッチ 1 0 2 がオフ状態となる。リセットスイッチ 1 0 8 はオン状態を維持し、駆動 T F T 1 0 4 のゲートとドレインとを接続する。これにより、駆動 T F T 1 0 4 はいわゆるダイオード接続の状態となり、電源線 9 6 からオン状態である駆動 T F T 1 0 4 を介して記憶容量 1 0 6 へ電流が流れる。当該電流は駆動 T F T 1 0 4 のゲート - ソース間電圧 $V_{G S}$ が閾値電圧 $V_{T H}$ になるまで流れる。当該電流が停止又は十分に小さくなった状態では、駆動 T F T 1 0 4 のゲート及び記憶容量 1 0 6 の一方端子の電位は $(V_{O L E D} + V_{T H})$ になる。

【 0 0 4 8 】

この期間 P 3 にて、信号線 9 4 に接続される記憶容量 1 0 6 の他方端子は電圧 $V_{D A T A (N)}$ を印加されるので、記憶容量 1 0 6 の端子間には電位差 $(V_{O L E D} + V_{T H} - V_{D A T A (N)})$ が設定される。期間 P 3 が終了すると、リセット制御信号 $S_{R S T}$ が L レベルとされ、リセットスイッチ 1 0 8 がオフ状態となり、駆動 T F T 1 0 4 のゲート及び記憶容量 1 0 6 の一方端子はフローティングの状態となり、記憶容量 1 0 6 は第 N 行の画素信号電圧に応じた電位差 $(V_{O L E D} + V_{T H} - V_{D A T A (N)})$ を保持する。

【 0 0 4 9 】

発光期間 P E に入るとスイッチ S W A がオフし、スイッチ S W B がオンする。これにより、各列の信号線 9 4 に発光基準信号生成回路 6 8 から発光基準電圧 $V_{R E F}$ を有するパルスが供給される。当該パルスは各列の画素回路 8 2 の記憶容量 1 0 6 に共通に印加される。ここで、画素回路 8 2 のリセットスイッチ 1 0 8 はオフしており、記憶容量 1 0 6 の駆動 T F T 1 0 4 側の端子はフローティング状態であるので、当該端子の電位は記憶容量 1 0 6 の信号線 9 4 側の端子の電位、つまり $V_{R E F}$ に応じてシフトする。その結果、例

10

20

30

40

50

えば、第N行の駆動TFT104のゲート電位 V_G は $(V_{OLED} + V_{TH} - V_{DATA}(N) + V_{REF})$ となり、ゲート-ソース間電圧 V_{GS} は $(V_{TH} - V_{DATA}(N) + V_{REF})$ となる。

【0050】

このように V_{GS} が設定された状態で、垂直走査回路64は各画素行の点灯制御信号 S_{ILM} をHレベルにし、点灯スイッチ102をオンする。これにより、駆動TFT104には、その上記 V_{GS} に応じたドレイン電流が流れる。そして、当該ドレイン電流はOLED100に供給され、OLED100は電流量に応じて発光する。

【0051】

ちなみに、 V_{GS} が $(V_{TH} - V_{DATA}(N) + V_{REF})$ に設定されることにより、駆動TFT104の閾値電圧 V_{TH} にばらつきがあってもOLED100に供給される電流量は V_{TH} の影響を受けず、画素信号電圧 $V_{DATA}(N)$ 及び発光基準電圧 V_{REF} に応じて定まる。また、 V_{REF} はOLED100が発光する画素信号電圧 V_{DATA} の閾値を定めるものであることが理解される。すなわち、 $V_{DATA}(N) > V_{REF}$ であれば、Pチャネルである駆動TFT104はオンしOLED100は発光するが、 $V_{DATA}(N) < V_{REF}$ であれば、駆動TFT104はオンせずOLED100は発光しない。

10

【0052】

発光基準信号生成回路68は、発光期間PEに包含される実発光期間PDにてOLED100が発光し得る V_{REF} を出力し、PD以外の発光期間PEでは基本的に画素データの最大値に対応する画素信号電圧 V_{DATA} に対してもOLED100が発光しない電圧を出力する。

20

【0053】

発光基準信号生成回路68の出力パルスの幅及び電圧、つまり期間PDの長さ及び V_{REF} の値は制御部60により制御される。本実施形態に係る有機EL表示装置は、ユーザから表示画像の色温度（色合い）に関する指示を入力可能とし、その色温度指示は制御部60に入力される。制御部60は色温度指示に基づいて、期間PDの長さ及び V_{REF} を制御する。

【0054】

ここで、 V_{REF} を変化させるとOLED100に流れる駆動電流が変化し、駆動電流の電流密度の変化はOLED100の発光色の変化を生じる。表示パネル2はこの現象を利用して、色温度指示に基づいて発光の色合いを変化させ、色温度を調節することを可能としている。

30

【0055】

具体的には、電流密度を変えてOLED100の発光スペクトルを測定したところ、電流密度が高くなるにつれ、赤色、緑色発光の発光量の変化に比べて青色発光の増加が顕著であった。図7はOLED100に供給する駆動電流の電流密度とOLED100の色度との関係の測定結果の一例を示すグラフである。横軸は電流密度を対数スケールで表しており、縦軸はOLED100の発光色のXY色度図上での座標(X, Y)のX値及びY値をそれぞれ示している。電流密度を $0.08 \sim 100 \text{ MA/CM}^2$ まで変えたとき、白色発光OLEDの色度は、X値が0.36から0.30まで、Y値が0.45から0.34までそれぞれ変化した。これは相関色温度ではおよそ5200Kから7000Kへの変化に当たる。この電流密度に応じた色合いの変化は、各発光ユニットへ流れるキャリア（正孔、電子）のバランスが変化することに起因すると考えられる。

40

【0056】

さて、電流密度が変化すると、それに応じてOLEDの発光強度も変化する。基本的には、発光強度は電流密度に比例して変化する。そこで、制御部60は、OLEDの発光を色温度指示に応じた色合いにするべくOLEDの駆動電流を変化させる際に、駆動電流の変化前後にて発光輝度を維持するべく、駆動電流の変化に反比例して実発光期間PDを変化させる、つまり、発光期間PEにおける発光デューティを変化させる。

50

【 0 0 5 7 】

図 8 は電流密度の変化に応じた発光デューティの変化の例を示す模式図であり、図の縦軸が電流密度、横軸が駆動時間 P D に対応している。この例では最大画素値での電流密度を $10\text{ MA} / \text{CM}^2$ とするときに P D / P E で定義される発光デューティを 50 % に設定している。ちなみに図 7 に示す例では、この駆動条件での X Y 色度は (0 . 3 1 , 0 . 3 6) であり、相関色温度にしておよそ 6 5 0 0 K に相当する。

【 0 0 5 8 】

制御部 6 0 は例えば、最大画素値での輝度（発光期間 P E 内における発光量）が電流密度に依存せず一定となるように各電流密度における実発光期間 P D を設定する。例えば、制御部 6 0 は X Y 色度が (0 . 3 0 , 0 . 3 4) 、相関色温度にしておよそ 7 0 0 0 K となる発光を得るために電流密度を $100\text{ MA} / \text{CM}^2$ に設定する際には、発光デューティを 5 % とする。また、X Y 色度が (0 . 3 2 , 0 . 3 7) 、相関色温度にしておよそ 6 0 0 0 K となる発光を得るために電流密度を $5.6\text{ MA} / \text{CM}^2$ に設定する場合には、発光デューティは 90 % に設定される。このように、電流密度が変化しても発光デューティの調整により 1 フレーム期間内の平均電流密度を不変としているので、画像表示上の輝度は一定に保たれる。

【 0 0 5 9 】

なお、ここでは最大画素値での輝度を基準として当該輝度が一定となるようにしたが、他の画素値での輝度を基準としてもよい。また、制御部 6 0 は一定とする輝度のレベルを変更できるようにすることもできる。例えば、有機 E L 表示装置において画面の明るさはユーザにより、または周囲の明るさを検知して自動的に調節・設定することができ、そのように設定された明るさを電流密度の変化時に維持するように構成することができる。

【 0 0 6 0 】

ちなみに上述した駆動電流と実発光期間 P D との反比例関係は厳密な意味に解釈すべきではなく、電流密度の変化前後にて発光輝度を維持するという目的に即して解釈されるべきものであり、近似的な反比例関係も含む。例えば、O L E D 1 0 0 の発光効率は電流密度に対し必ずしも一定ではなく、電流密度と発光強度とが正確に比例するとは限らない。また、 $V_{R E F}$ と電流密度との関係も線形であるとは限らない。そこで、制御部 6 0 は例えば、色温度と輝度の制御の精度が低くてもよい場合などには $V_{R E F}$ や電流密度に対応する実発光期間 P D の長さを比例反比例の関係に基づいて演算により求める構成とすることができるが、高い精度を要求される場合には予め測定した結果に基づいて色温度と輝度の制御を行うように構成される。

【 0 0 6 1 】

具体的には、予め $V_{R E F}$ や電流密度と実発光期間 P D との対応関係、または発光効率の電流密度依存性を測定により評価して、その測定結果を記憶部 6 2 に格納する。そして制御部 6 0 は当該測定結果に基づいて輝度を一定にしつつ色温度を調節する制御を行う。

【 0 0 6 2 】

ここで、色温度指示、 $V_{R E F}$ 、電流密度、色温度及び発光デューティは互いに相関しており、記憶部 6 2 に予め格納する相関関係は種々の形態とすることができる。例えば、記憶部 6 2 は、色温度指示に対応する $V_{R E F}$ を表す値と P D を表す値とを予め記憶することができる。この場合、制御部 6 0 は色温度指示を入力されると、それをキーにして記憶部 6 2 から $V_{R E F}$ 及び P D それぞれを表す値を読み出し、それら値に基づいて発光基準信号生成回路 6 8 を制御し、当該値に対応する $V_{R E F}$ 、P D をそれぞれパルス電圧、パルス幅とするパルスを発光期間 P E 内に出力させる。

【 0 0 6 3 】

上記実施形態の有機 E L 表示装置によれば、表示パネル 2 を用いて有機 E L 表示装置を製造するセットメーカーは、当該有機 E L 表示装置を設計する際に表示パネル 2 の色温度を調節して画像の色合いに関して所望の特性を得ることができる。つまり、製品に応じて、白色発光 O L E D の色温度を変えた表示パネルを設計したり製造したりしなくても済むようになり、低コスト化に有利である。例えば、セットメーカーは製品の品種に応じて好

10

20

30

40

50

適な色温度が得られるように電流密度を初期設定したり、個別の製品ごとに出荷検査時に目的とする色温度が得られるように電流密度を調節したりする。さらに、上述したO L E Dの駆動で色温度調整することで周辺システムで映像信号処理により画像の色合いを調節する処理を省略したりその負荷軽減を図ることが可能となる。また、映像信号処理での色合いの調節とO L E D駆動による上述の色温度調整とを組合せることでより繊細な調整を可能とすることもできる。

【 0 0 6 4 】

また、色温度指示を与えるユーザは、セットメーカーだけでなく、有機E L表示装置を利用するエンドユーザであってもよい。例えば、ユーザは観る画像や設置場所の照明などに応じて好みの色温度に調節することができる。このように表示パネル2の色温度をエンドユーザが調整できるようにした有機E L表示装置は製品としての付加価値が高まる。

10

【 0 0 6 5 】

有機E L表示装置は例えば、オンスクリーンディスプレイ(O S D)により色温度指示の入力を可能とすることができる。色温度指示の入力手段はその他の構成であってもよく、例えば、専用のつまみやスイッチなどのハードウェア部品をユーザに操作させ、それにより生成される電気信号を制御部60に入力したり、有機E L表示装置のリモコンから操作させたりすることができる。

【 0 0 6 6 】

なお、上記実施形態では白色発光O L E Dが2つの発光ユニットからなるタンデム構造である場合を説明したが、本発明はこれには限定されない。例えば、白色発光O L E Dは発光ユニットが3つ以上のタンデム構造であってもよい。また、白色発光O L E Dが単層に複数色のドーパント材料(発光材料)を混ぜたO L E Dである場合や、複数色の発光層を直接積層したO L E Dである場合にも本発明を適用することができる。

20

【 0 0 6 7 】

ここで、互いに異なる色で発光する複数種類のドーパントからの光を混ぜて白色光を生成するO L E Dにおいて、発光色の波長が長い、つまり励起エネルギーレベルが低いドーパント分子から優先的に発光することが知られている。そこで、発光層における複数種類のドーパント材料の含有量は、発光色の波長が短いもののほど多くすることで、色温度の調節幅を拡大することが可能である。例えば、R G Bのドーパントを含有するO L E Dにおいて、Bのドーパント量をR, Gより多くすることで、電流密度を大きくしていったときにR, Gのドーパントの発光が飽和した後のBの発光増加可能範囲を広げ、より高い色温度を得ることが可能となって色温度の調整範囲が広がる。

30

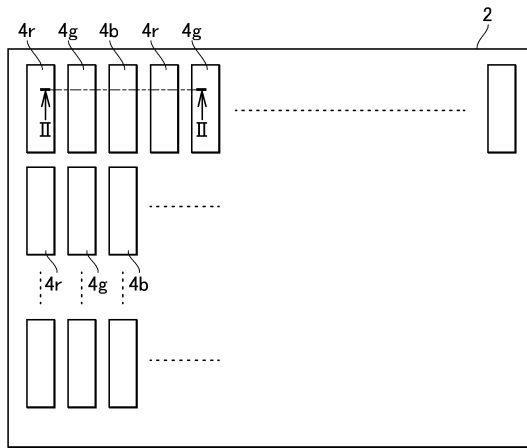
【 符号の説明 】

【 0 0 6 8 】

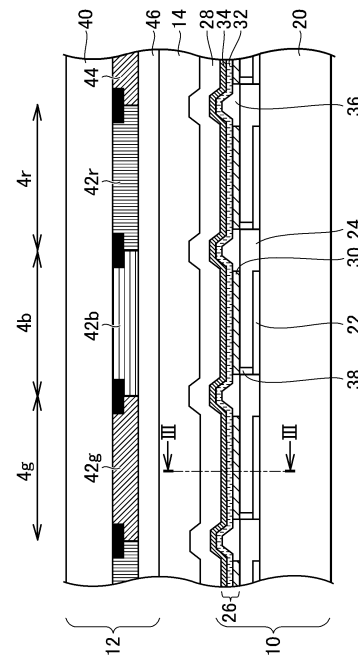
2 表示パネル、4 画素(サブピクセル)、10 T F T基板、12 カラーフィルタ基板、14 充填材、20, 40 ガラス基板、22 回路部、24 絶縁膜、26 O L E D部、28 封止膜、30 下部電極、32 有機材料積層部、34 上部電極、36 バンク、38 コンタクトホール、42 カラーフィルタ、44 ブラックマトリクス、46 オーバーコート層、50 発光ユニット、50 D B発光ユニット、50 U R G発光ユニット、52 中間層、54 発光層、54 R R発光層、54 G G発光層、54 B B発光層、56 正孔輸送層、58 電子輸送層、60 制御部、62 記憶部、64 垂直走査回路、66 水平走査回路、68 発光基準信号生成回路、70 O L E D駆動電圧源、80 表示領域、82 画素回路、90 点灯制御線、92 リセット制御線、94 信号線、96 電源線、100 O L E D、102 点灯スイッチ、104 駆動T F T、106 記憶容量、108 リセットスイッチ。

40

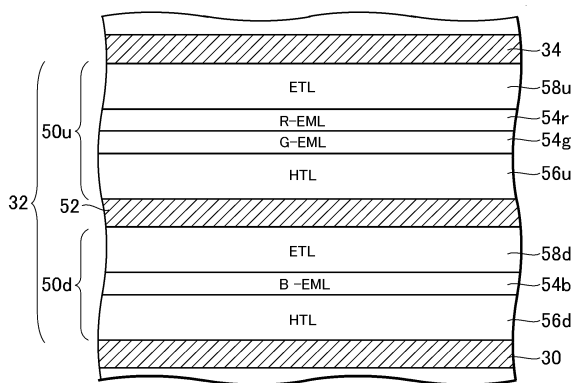
【図 1】



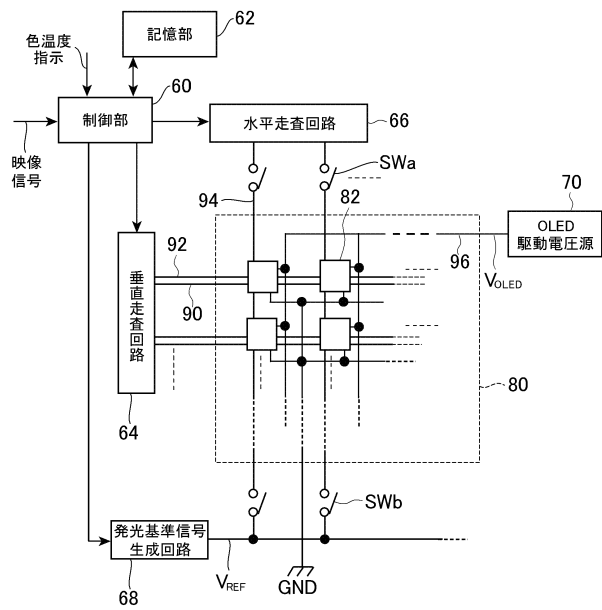
【図 2】



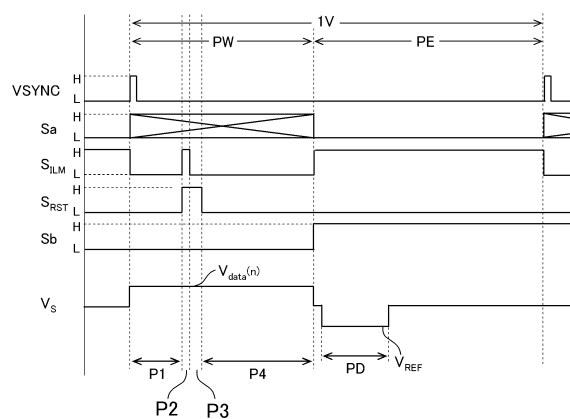
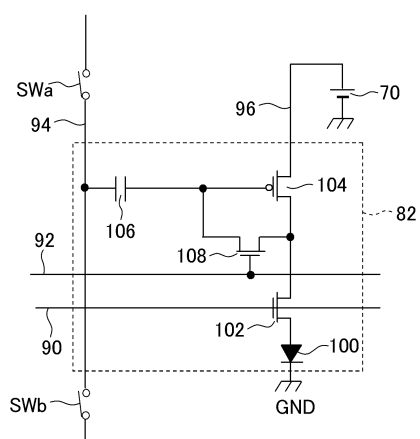
【図 3】



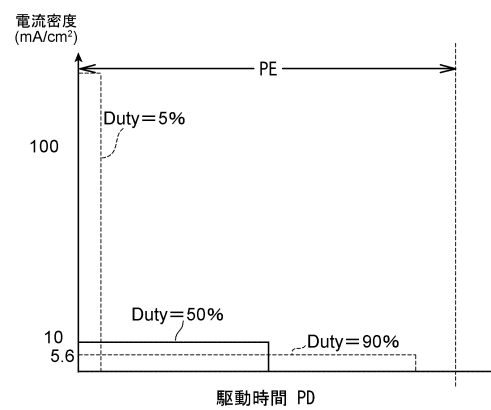
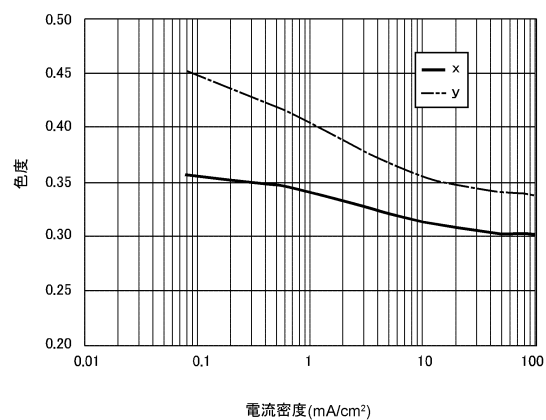
【図 4】



【 図 6 】



【 図 8 】



フロントページの続き

(51)Int.Cl. F I
G 0 9 G 3/20 6 4 2 L
G 0 9 G 3/20 6 4 2 C
G 0 9 G 3/20 6 2 4 B
G 0 9 G 3/20 6 2 1 A

(56)参考文献 特表 2 0 1 1 - 5 2 3 4 6 7 (J P , A)
特開 2 0 0 6 - 2 1 0 8 4 8 (J P , A)
国際公開第 2 0 1 0 / 1 4 0 5 4 9 (W O , A 1)
国際公開第 2 0 0 5 / 1 0 6 8 3 5 (W O , A 1)
国際公開第 2 0 0 5 / 1 0 9 5 4 1 (W O , A 1)
特開 2 0 0 3 - 2 3 4 1 8 1 (J P , A)

(58)調査した分野(Int.Cl. , D B 名)
G 0 9 G 3 / 0 0 - 3 / 3 8
H 0 1 L 5 1 / 5 0
H 0 5 B 3 3 / 1 2