

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 1 部門第 2 区分
【発行日】令和 6 年 12 月 24 日(2024.12.24)

【公開番号】特開 2023-122488(P2023-122488A)
【公開日】令和 5 年 9 月 1 日(2023.9.1)
【年通号数】公開公報(特許)2023-165
【出願番号】特願 2022-26223(P2022-26223)
【国際特許分類】

A 6 3 F 7/02(2006.01)

10

【F I】

A 6 3 F 7/02 3 2 6 Z

A 6 3 F 7/02 3 2 0

A 6 3 F 7/02 3 3 4

【手続補正書】

【提出日】令和 6 年 12 月 16 日(2024.12.16)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 6

20

【補正方法】変更

【補正の内容】

【0 0 0 6】

本発明の代表的な一形態では、遊技球が入賞可能な複数の入賞口と、複数の入賞口に対応して設けられるスイッチまたはセンサから入賞信号を取り込み可能な遊技制御手段と、遊技制御手段からの指令にもとづいて遊技者に所定の遊技価値を付与可能な払出制御手段とを備える遊技機が提供される。遊技制御手段は、プログラムを記憶するプログラム記憶手段と、プログラムによって所定の演算処理を実行可能であり、プログラム記憶手段における実行される命令のアドレスをジャンプさせる第 1 分岐命令と第 2 分岐命令を実行可能に構成された演算処理手段と、演算処理を行う際に値が記憶される複数のレジスタと、演算処理手段によって更新される情報を記憶可能な更新情報記憶手段と、を備える。第 1 分岐命令は、所定の命令長の分岐命令である。第 2 分岐命令は、分岐可能なアドレスの範囲が制限されて、第 1 分岐命令よりも命令長が短く、且つ特定のフラグを判断して分岐を行う分岐命令である。プログラム記憶手段は、プログラムとして、遊技制御用の第 1 プログラムを第 1 プログラム記憶領域に記憶し、非遊技制御用の第 2 プログラムを第 2 プログラム記憶領域に記憶する。第 1 プログラムは、特定の処理ルーチンと、特定の処理ルーチンから呼び出される特定のサブルーチンと、を含んで構成される。特定の処理ルーチンは、第 1 アドレスと第 2 アドレスとを含む領域に配置される。第 2 アドレスは、第 1 アドレスよりも後ろのアドレスである。第 1 アドレスに、第 2 アドレスに処理をジャンプさせ得る第 2 分岐命令が配置される。第 1 アドレスと第 2 アドレスとの間に、特定のサブルーチンを呼び出す特定の呼出し命令が配置される。所定周期のタイマ割込みで実行されて複数の入賞口に対応する各入賞信号を順次取り込み可能な割込み処理は、第 1 プログラムに含まれる。割込み処理により取り込んだ入賞信号に対応して払出制御手段への指令を生成する生成処理もまた、第 1 プログラムに含まれる。

30

40

【手続補正 2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

50

【請求項 1】

遊技球が入賞可能な複数の入賞口と、前記複数の入賞口に対応して設けられるスイッチまたはセンサから入賞信号を取り込み可能な遊技制御手段と、前記遊技制御手段からの指令にもとづいて遊技者に所定の遊技価値を付与可能な払出制御手段とを備える遊技機において、

前記遊技制御手段は、

プログラムを記憶するプログラム記憶手段と、

前記プログラムによって所定の演算処理を実行可能であり、前記プログラム記憶手段における実行される命令のアドレスをジャンプさせる第 1 分岐命令と第 2 分岐命令を実行可能に構成された演算処理手段と、

10

前記演算処理を行う際に値が記憶される複数のレジスタと、

前記演算処理手段によって更新される情報を記憶可能な更新情報記憶手段と、を備え、

前記第 1 分岐命令は、所定の命令長の分岐命令であり、

前記第 2 分岐命令は、分岐可能なアドレスの範囲が制限されて、前記第 1 分岐命令よりも命令長が短く、且つ特定のフラグを判断して分岐を行う分岐命令であり、

前記プログラム記憶手段は、前記プログラムとして、遊技制御用の第 1 プログラムを第 1 プログラム記憶領域に記憶し、非遊技制御用の第 2 プログラムを第 2 プログラム記憶領域に記憶し、

前記第 1 プログラムは、特定の処理ルーチンと、前記特定の処理ルーチンから呼び出される特定のサブルーチンと、を含んで構成され、

20

前記特定の処理ルーチンは、第 1 アドレスと第 2 アドレスとを含む領域に配置され、

前記第 2 アドレスは、前記第 1 アドレスよりも後ろのアドレスであり、

前記第 1 アドレスに、前記第 2 アドレスに処理をジャンプさせ得る前記第 2 分岐命令が配置され、

前記第 1 アドレスと前記第 2 アドレスとの間に、前記特定のサブルーチンを呼び出す特定の呼出し命令が配置され、

所定周期のタイマ割込みで実行されて前記複数の入賞口に対応する各入賞信号を順次取り込み可能な割込み処理は、前記第 1 プログラムに含まれ、

前記割込み処理により取り込んだ入賞信号に対応して前記払出制御手段への指令を生成する生成処理もまた、前記第 1 プログラムに含まれる、

30

遊技機。

40

50