

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号
特表2018-519628
(P2018-519628A)

(43) 公表日 平成30年7月19日(2018.7.19)

(51) Int.Cl.	F I	テーマコード (参考)
H O 5 B 37/02 (2006.01)	H O 5 B 37/02 J	3 K 2 7 3
H O 1 L 33/00 (2010.01)	H O 1 L 33/00 J	5 F 1 4 2
	H O 1 L 33/00 L	5 F 2 4 1

審査請求 未請求 予備審査請求 未請求 (全 16 頁)

(21) 出願番号	特願2017-560942 (P2017-560942)	(71) 出願人	516043960 フィリップス ライティング ホールディ ング ビー ヴィ オランダ国 5 6 5 6 アーエー アイン トホーフェン ハイ テク キャンパス 4 5
(86) (22) 出願日	平成28年6月8日 (2016.6.8)	(74) 代理人	100163821 弁理士 柴田 沙希子
(85) 翻訳文提出日	平成29年11月22日 (2017.11.22)	(72) 発明者	フー ジエ オランダ国 5 6 5 6 アーエー アイン トホーフェン ハイ テク キャンパス 5
(86) 国際出願番号	PCT/EP2016/063038		
(87) 国際公開番号	W02016/202665		
(87) 国際公開日	平成28年12月22日 (2016.12.22)		
(31) 優先権主張番号	PCT/CN2015/081910		
(32) 優先日	平成27年6月19日 (2015.6.19)		
(33) 優先権主張国	中国 (CN)		
(31) 優先権主張番号	15192082.4		
(32) 優先日	平成27年10月29日 (2015.10.29)		
(33) 優先権主張国	欧州特許庁 (EP)		

最終頁に続く

(54) 【発明の名称】 LED装置及びLED駆動方法

(57) 【要約】

LED装置は、整流電源入力によって駆動されるタップ・ドライバを使用し、光出力面にわたって配置される。前記光出力面上にはLEDの少なくとも第1及び第2グループがある。前記光出力面の単位面積当たりの、（前記電源の周期のより少ない期間の間オンにされる）前記第2グループの前記LEDの総光出力密度は、前記光出力面の単位面積当たりの、前記第1グループの前記LEDの総光出力密度より大きい。巨視的観点において前記LEDの第2グループ16によって占められている前記光出力面の第2領域20Bに対する、前記LEDの第2グループ16の発光面の割合は、巨視的観点において前記LEDの第1グループ14によって占められている前記光出力面の第1領域20Aに対する、前記LEDの第1グループ14の発光面の割合より大きい。これは、時間にわたって平均したときの前記光出力密度が、LEDの2つ（以上）のグループの間でより均一にされることを意味する。

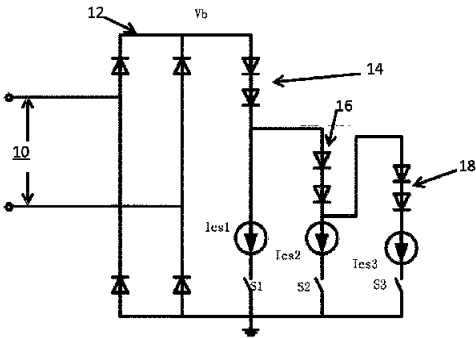


FIG. 1

【特許請求の範囲】**【請求項 1】**

光出力面にわたって配置されるLED装置であり、
電源入力を整流するための整流器と、
前記光出力面上のLEDの第 1 グループと、
前記光出力面上の、前記LEDの第 1 グループと直列のLEDの第 2 グループとを有するLED装置であって、

前記電源入力第 1 しきい値未満であるときには、前記LEDの第 1 グループが、オンにし続けられるよう適応されると共に、前記LEDの第 2 グループが、バイパスされるよう適応され、前記電源入力第 1 しきい値を上回るときには、前記LEDの第 1 グループ及び前記LEDの第 2 グループが、オンにし続けられるよう適応され、

10

前記光出力面の単位面積当たりの、前記第 2 グループの前記LEDの総光出力密度が、前記光出力面の単位面積当たりの、前記第 1 グループの前記LEDの総光出力密度より大きく、巨視的観点において前記LEDの第 2 グループによって占められている前記光出力面の第 2 領域に対する、前記LEDの第 2 グループの発光面の割合が、巨視的観点において前記LEDの第 1 グループによって占められている前記光出力面の第 1 領域に対する、前記LEDの第 1 グループの発光面の割合より大きいLED装置。

【請求項 2】

前記第 1 グループ及び前記第 2 グループと直列の、LEDの少なくとも 1 つの他のグループを更に有し、前記電源入力第 1 しきい値未満であるときには、前記LEDの第 2 及び第 3 グループが、バイパスされるよう適応され、前記電源入力第 1 しきい値を上回り、第 2 しきい値未満であるときには、前記LEDの第 3 グループが、バイパスされるよう適応され、前記電源入力第 2 しきい値を上回るときには、前記LEDの第 1 グループ、前記LEDの第 2 グループ及びLEDの少なくとも 1 つの他のグループが、オンにし続けられるよう適応され、

20

前記光出力面の単位面積当たりの、前記他のグループ又は各他のグループの前記LEDの総光出力密度が、前記光出力面の単位面積当たりの、前のグループの前記LEDの総光出力密度より大きく、巨視的観点において前記LEDの第 3 グループによって占められている前記光出力面の第 3 領域に対する、前記LEDの第 3 グループの発光面の割合が、巨視的観点において前記LEDの第 2 グループによって占められている前記光出力面の第 2 領域に対する、前記LEDの第 2 グループの前記発光面の割合より大きい請求項 1 に記載のLED装置。

30

【請求項 3】

単位面積当たりの、単位時間当たりの前記第 2 グループの前記LEDの総光出力量が、単位面積当たりの、単位時間当たりの前記第 1 グループの前記LEDの総光出力量と実質的に等しいように、前記密度が選択される請求項 1 に記載のLED装置。

【請求項 4】

前記電源入力の整数周期にわたって平均したら、前記光出力面の単位面積当たりの、前記LEDの第 2 グループ及び任意の他のグループの光出力量が、前記光出力面の単位面積当たりの、前記第 1 グループの前記LEDの光出力の0.9倍と1.1倍との間、より好ましくは、0.95倍と1.05倍との間である請求項 3 に記載のLED装置。

40

【請求項 5】

前記第 2 グループ及び任意の他のグループの前記LEDのLEDチップが、各々、前のグループの前記LEDのLEDチップと比べてより大きいサイズを持ち、前記光出力面の単位面積当たりの、各グループ内のLEDの個数が、同じである請求項 1 乃至 4 のいずれか一項に記載のLED装置。

【請求項 6】

前記光出力面の単位面積当たりの、前記第 2 グループ及び任意の他のグループのLEDの個数が、前のグループのLEDの個数より多く、各グループ内のLEDのサイズが、同じである請求項 1 乃至 4 のいずれか一項に記載のLED装置。

50

【請求項 7】

前記電源入力第 1 しきい値未満であるときには、前記第 1 グループが、第 1 電流源装置によって調整され、前記電源入力第 1 しきい値を上回るときには、前記第 1 グループ及び第 2 グループが、第 2 電流源装置によって調整され、前記第 2 電流源装置及び任意の他の電流源装置が、前の電流源装置と比べてより大きい電流を駆動する請求項 1 乃至 4 のいずれか一項に記載の LED 装置。

【請求項 8】

前記光出力面の単位面積当たりの、各グループの光出力密度が、所与の電源周期又は整流電源周期の間、前記第 1 電流源装置及び 1 つ以上の後の電流源装置によって調整される電流によって駆動されるとき各グループの光出力量における差を補償するよう適応される請求項 7 に記載の LED 装置。

10

【請求項 9】

LED の各グループが、電流源及び制御スイッチと関連づけられ、前記ドライバが、前記制御スイッチを制御するためのドライバを更に有する請求項 1 乃至 4 のいずれか一項に記載の LED 装置。

【請求項 10】

前記ドライバが、重なり合わないシーケンスで前記制御スイッチを制御するよう適応される請求項 9 に記載の LED 装置。

【請求項 11】

光出力面と、前記光出面にわたって配置される、請求項 1 乃至 10 のいずれか一項に記載の LED 装置とを備える照明装置であって、前記照明装置が、管形ランプであり、前記第 1 グループと前記第 2 グループとが、各グループ内の前記 LED が交互配置されることなく、前記管形ランプに沿ってシーケンシャルに配置される照明装置。

20

【請求項 12】

LED 装置を制御する方法であり、

電源入力周期のうちの、第 1 しきい値電圧未満の第 1 部分の間、LED の第 1 グループに第 1 電流を流させ続けるステップと、

前記電源入力周期のうちの、前記第 1 しきい値電圧を上回る第 2 部分の間、LED の第 2 グループ及び前記 LED の第 1 グループに第 2 電流を流させ続けるステップとを有する方法であって、

30

前記光出力面の単位面積当たりの、前記第 2 グループの前記 LED の総光出力密度が、前記光出力面の単位面積当たりの、前記第 1 グループの前記 LED の総光出力密度より大きく、巨視的観点において前記 LED の第 2 グループによって占められている前記光出力面の第 2 領域に対する、前記 LED の第 2 グループの発光面の割合が、巨視的観点において前記 LED の第 1 グループによって占められている前記光出力面の第 1 領域に対する、前記 LED の第 1 グループの発光面の割合より大きい方法。

【請求項 13】

前記電源入力周期のうちの、他のしきい値電圧を上回る 1 つ以上の他の部分の間、LED の関連する他のグループ及び LED の前のグループに、関連する他の電流を流させ続けるステップを更に有し、

40

前記光出力面の単位面積当たりの、前記他のグループ又は各他のグループの前記 LED の総光出力密度が、前記光出力面の単位面積当たりの、前記前のグループの前記 LED の総光出力密度より大きく、巨視的観点において前記 LED の他のグループによって占められている前記光出力面の他の領域に対する、前記 LED の他のグループの発光面の割合が、巨視的観点において前記 LED の前のグループによって占められている前記光出力面の前の領域に対する、前記 LED の前のグループの発光面の割合より大きい請求項 12 に記載の方法。

【請求項 14】

前記電源入力の整数周期にわたって平均したら、前記光出力面の単位面積当たりの、前記 LED の第 2 グループ及び任意の他のグループの光出力量が、前記光出力面の単位面積当たりの、前記第 1 グループの前記 LED の光出力の 0.9 倍と 1.1 倍との間、より好ましくは、0

50

.95倍と1.05倍との間である請求項12に記載の方法。

【請求項15】

各々がLEDの関連するグループに電流源を結合する制御スイッチを重なり合わないシーケンスで制御するステップを有する請求項12乃至14のいずれか一項に記載の方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、とりわけ、リニア・タップ・ドライバ・アーキテクチャ(linear tapped driver architecture)を利用する、LED装置及びLED駆動方法に関する。

【背景技術】

10

【0002】

LEDドライバのために利用可能な空間が、管状LEDランプなどのLEDランプのための多くのレトロフィットアプリケーションを制限している。管状LEDのための従来のLEDアーキテクチャ及びドライバ・トポロジは、既存の管の寸法(例えば、T5管)が供給することができる空間よりずっと大きなドライバ空間を必要とする。

【0003】

それ故、タップ・リニア・ドライバ設計は、空間制約を持つアプリケーションのための優れた代替ソリューションと考えられる。なぜなら、タップ・リニア・ドライバ設計は、ずっと小さい電力素子しか必要とせず、ドライバのサイズを最小化することを可能にするからである。

20

【0004】

タップ・リニア・ドライバの使用に関連する問題は、LEDの異なるセットが、異なる時点に、異なる継続時間の間、オンにされること、例えば、電源周期の異なる期間、オンにされることである。これは、異なるセットの異なる光分布及び出力強度を引き起こす。このようなタップ・リニア・ドライバはUS8896235B1において開示されている。この従来技術においては、前記セットが、単調累積的にオンにされ、即ち、第1セットがオンにされ、次いで、第2セットが第1セットと一緒にオンにされ、次いで、第3セットが第1セット及び第2セットと一緒にオンにされる。この従来技術においては、最も長い継続時間の間オンにされるセット内のLEDは、中央に配置される。

【0005】

30

別の従来技術DE202013000064U1は、タップ・リニア・ドライバにおけるタップ・セットが、電圧がゼロ交差からピークまで増加するときに何回もオン及びオフにされることができる、非単調的にオンにする順序を示している。この従来技術においては、幾らかのセットが、作業面により多くの光出力を供給するよう構成される一方で、幾らかのセットが間接照明のためのより少ない光出力を供給するよう構成される。

【発明の概要】

【発明が解決しようとする課題】

【0006】

領域にわたる光出力のばらつきという不利な点がない、リニア・タップ・ドライバのような低コスト且つコンパクトなドライバのニーズがある。タップ・リニア・ドライバを用いるが、ランプ全体のような光出力面全体にわたって異なるタップ・グループの間で様な/均一な光出力も持つ照明構造を提供することは有利であるだろう。

40

【課題を解決するための手段】

【0007】

本発明は、請求項によって規定される。

【0008】

本発明の或る態様による例によれば、光出力面にわたって配置されるLED装置であり、前記光出力面上のLEDの第1グループと、

前記光出力面上の、前記LEDの第1グループと直列のLEDの第2グループとを有するLED装置であって、

50

前記電源入力第1しきい値未満であるときには、前記LEDの第1グループが、オンにし続けられるよう適応されると共に、前記LEDの第2グループが、バイパスされるよう適応され、前記電源入力第1しきい値を上回るときには、前記LEDの第1グループ及び前記LEDの第2グループが、オンにし続けられるよう適応され、

前記光出力面の単位面積当たりの、前記第2グループの前記LEDの総光出力密度が、前記光出力面の単位面積当たりの、前記第1グループの前記LEDの総光出力密度より大きく、巨視的観点において前記LEDの第2グループによって占められている前記光出力面の第2領域に対する、前記LEDの第2グループの発光面の割合が、巨視的観点において前記LEDの第1グループによって占められている前記光出力面の第1領域に対する、前記LEDの第1グループの発光面の割合より大きいLED装置が提供される。

10

【0009】

この装置は、例えば、タップ・リニア・交流LEDドライバを供給する。前記LEDのグループは、一緒に駆動されることができ、あるいは、前記入力電圧が低いときに、1つだけが駆動され得る。例えば、LEDの各グループは、それ自身の電流源装置を有し得る。従って、前記整流電源電圧が、前記LEDの第1グループを動作させるのに十分でしかない場合には、前記LEDの第1グループだけに第1電流が流される。

【0010】

前記整流電源電圧が、LEDの両方のグループに電流を流させるのに十分である場合には、前記LEDの第1及び第2グループの直列接続に第2電流が流される。これは、タップ・リニア・ドライバの一般的な構成である。それは、幾つかのLEDが、他のLEDとは異なる継続時間の間、オンであることを意味する。前記第2グループの光出力密度をより大きくすることによって、前記光出力面の面積当たりの時間平均光出力強度は、前記第1グループの面積当たりの時間平均光出力強度に近づけられる。換言すれば、時間にわたる光束発散度(lm/m^2)がより一様にされ得る。

20

【0011】

「光出力密度」は、LEDチップの発光面が乗算されたそのLEDチップの単位面積当たりの光出力強度(カンデラ/m^2)の積を意味する。従って、それは、LEDチップ又はカプセル化LEDチップパッケージの総光強度出力の尺度である。「総光出力密度」は、グループの全LEDのためのこの尺度である。

【0012】

従って、「前記光出力面の単位面積当たりの総光出力密度」は、前記光出力面の領域、とりわけ、巨視的観点においてLEDのそのグループによって占められている前記光出力面の領域に対して正規化された総有効光出力強度を意味する。換言すれば、前記領域は、前記面であって、LEDのそのグループが、前記面全体にわたって、分布されており、照明を供給するとみなされる前記面である。前記領域は、前記光出力面上の前記LEDの小さな設置占有場所を意味しない。

30

【0013】

例えば、第1LED装置は、前記光出力面の第1領域全体を占めるだろうが、実際には、この第1領域のうちの、LEDチップである一部しか光を発していない。なぜなら、前記光出力面は、LEDチップ間の空間を更に含むからである。LEDの発光面の単位面積当たりの出力強度を同じと仮定すると、前記第1領域全体に対するこの一部のサイズが、重要なものとなる。LEDの異なるグループの領域全体の組み合わせは、全光出力面（前記全光出力面のうちの、発光面、即ち、前記LEDチップ/設置占有場所である一部、及び前記全光出力面のうちの、前記発光面間の空間である他の部分）を構成する。

40

【0014】

前記第2グループの、より少ないオンにしている継続時間と、前記第2グループの、より高い発光面の割合とは、互いで補償し得る。換言すれば、より少ない継続時間の間オンにされるLEDは、高い発光面の割合を備えるものである。従って、人間の目の知覚遅延により、前記第1領域からの光と同じ光が、前記第2領域から到達し、前記光出力面全体が、同じ光を発し、より一様である。

50

【 0 0 1 5 】

前記LED装置は、

前記第 1 グループ及び前記第 2 グループと直列の、LEDの少なくとも 1 つの他のグループを更に含んでもよく、前記電源入力の前記第 1 しきい値未満であるときには、前記LEDの第 2 及び第 3 グループは、バイパスされるよう適応され、前記電源入力、前記第 1 しきい値を上回り、第 2 しきい値未満であるときには、前記LEDの第 3 グループは、バイパスされるよう適応され、前記電源入力、前記第 2 しきい値を上回るときには、前記LEDの第 1 グループ、前記LEDの第 2 グループ及びLEDの少なくとも 1 つの他のグループは、オンにし続けられるよう適応され、

前記光出力面の単位面積当たりの、前記他のグループ又は各他のグループの前記LEDの総光出力密度は、前記光出力面の単位面積当たりの、前のグループの前記LEDの総光出力密度より大きく、巨視的観点において前記LEDの第 3 グループによって占められている前記光出力面の第 3 領域に対する、前記LEDの第 3 グループの発光面の割合は、巨視的観点において前記LEDの第 2 グループによって占められている前記光出力面の前記第 2 領域に対する、前記LEDの第 2 グループの前記発光面の割合より大きい。

10

【 0 0 1 6 】

このようにして、同じアプローチが、シーケンシャルタップ装置(sequential tapped arrangement)内のLEDの 3 つ以上のグループに拡張される。

【 0 0 1 7 】

前記密度は、例えば、単位面積当たりの、単位時間当たりの前記第 2 グループの前記LEDの総光出力量が、単位面積当たりの、単位時間当たりの前記第 1 グループの前記LEDの総光出力量と実質的に等しいように、選択される。

20

【 0 0 1 8 】

この方法においては、前記ドライバがLEDのグループの様々な組み合わせを繰り返すので、単位面積当たりの強度（即ち、エミッタンス）は、実質的に一定のままである。

【 0 0 1 9 】

例えば、前記電源入力の整数周期にわたって平均したら、前記光出力面の単位面積当たりの、前記LEDの第 2 グループ及び任意の他のグループの光出力量は、前記光出力面の単位面積当たりの、前記第 1 グループの前記LEDの光出力の0.9倍と1.1倍との間、より好ましくは、0.95倍と1.05倍との間である。

30

【 0 0 2 0 】

このようにして、異なるLEDグループが、単位面積当たりほぼ同じ強度を持つ光、即ち、時間にわたって平均した場合に領域にわたって同じ可視出力輝度を持つ光を発するよう作成される。前記光出力面全体にわたって可視光が一様であり、前記タップ・リニア・ドライバの不利な点が補償される。

【 0 0 2 1 】

異なるグループのための、単位面積当たりの異なる出力密度を達成するため、前記第 2 グループ及び任意の他のグループの前記LEDのLEDチップは、各々、前のグループの前記LEDのLEDチップと比べてより大きいサイズを持ち得る。前記光出力面の単位面積当たりの、各グループ内のLEDの個数は、同じであり得る、即ち、同じピッチを持ち得る。

40

【 0 0 2 2 】

これは、より大きいLEDを有することによって、それらのLEDがより短い時間の間オンにされる場合の時間平均強度を近づける第 1 の方法を提供する。幾つかの実施例においては、前記LEDチップをカプセル化するLEDパッケージ全体のサイズが、同じであってもよく、又は異なってもよい。従って、所与のサイズのLEDパッケージが、異なるサイズのLEDチップを有してもよい。これは、全てのLEDパッケージの設置面積が同じにされ得ることを意味する。

【 0 0 2 3 】

別のアプローチにおいては、前記光出力面の単位面積当たりの、前記第 2 グループ及び任意の他のグループのLEDの個数は、前のグループのLEDの個数より多く、各グループ内の

50

LEDのサイズは、同じであり、即ち、異なるピッチを用いる。

【0024】

これは、より密に詰められたLEDを有することによって、単位面積当たりの出力密度に違いを付け、それらのLEDがより短い時間の間オンにされる場合の時間平均強度を近づける第2の方法を提供する。

【0025】

上記の第1及び第2アプローチは組み合わせられてもよい。或るこのような組み合わせにおいては、より大きいLEDチップが、より小さいLEDチップと比較して、より密に配置される。

【0026】

前記電源入力第1しきい値未満であるときには、前記第1グループは、第1電流源装置によって調整されてもよく、前記電源入力第1しきい値を上回るときには、前記第1グループ及び第2グループは、第2電流源装置によって調整されてもよく、前記第2電流源装置及び任意の他の電流源装置は、前の電流源装置と比べてより大きい電流を駆動する。

【0027】

この方法においては、より多くの直列LEDが駆動されているときには、より大きい電流が用いられる。これは、前記入力電流を前記電源入力電圧の正弦波と整合させ、総高調波歪みを減らす。

【0028】

前記光出力面の単位面積当たりの、各グループの光出力密度は、所与の電源周期又は整流電源周期の間、前記第1電流源装置及び1つ以上の後の電流源装置によって調整される電流によって駆動されるとき各グループの光出力量における差を補償するよう適応される。例えば、50Hz電源の場合は、前記電源周期は、20msであり、整流電源周期は、10msである。

【0029】

これは、LEDの異なるグループの、時間にわたって平均された光出力強度が、実質的に等しくされ得ることを意味する。

【0030】

LEDの各グループは、電流源及び制御スイッチと関連づけられてもよく、前記ドライバは、前記制御スイッチを制御するためのドライバを更に有する。前記ドライバは、好ましくは、重なり合わないシーケンスで前記制御スイッチを制御するよう適応される。

【0031】

従って、前記整流電源入力のレベルに基づいて、一度には、1つの電流源がオンにされる。

【0032】

本発明の別の態様による例は、LED装置を制御する方法であり、

電源入力周期のうちの、第1しきい値電圧未満の第1部分の間、LEDの第1グループに第1電流を流させ続けるステップと、

前記電源入力周期のうちの、前記第1しきい値電圧を上回る第2部分の間、LEDの第2グループ及び前記LEDの第1グループに第2電流を流させ続けるステップとを有する方法であって、

前記光出力面の単位面積当たりの、前記第2グループの前記LEDの総光出力密度が、前記光出力面の単位面積当たりの、前記第1グループの前記LEDの総光出力密度より大きい方法を提供する。

【0033】

前記方法は、

前記電源入力周期のうちの、他のしきい値電圧を上回る1つ以上の他の部分の間、LEDの関連する他のグループ及びLEDの前のグループに、関連する他の電流を流させ続けるステップを更に有してもよく、

10

20

30

40

50

前記光出力面の単位面積当たりの、前記他のグループ又は各他のグループの前記LEDの総光出力密度は、前記光出力面の単位面積当たりの、前記前のグループの前記LEDの総光出力密度より大きく、巨視的観点において前記LEDの他のグループによって占められている前記光出力面の他の領域に対する、前記LEDの他のグループの発光面の割合が、巨視的観点において前記LEDの前のグループによって占められている前記光出力面の前の領域に対する、前記LEDの前のグループの発光面の割合より大きい。

【0034】

前記電源入力の整数周期にわたって平均したとき、前記光出力面の単位面積当たりの、前記LEDの第2グループ及び任意の他のグループの光出力量は、前記光出力面の単位面積当たりの、前記第1グループの前記LEDの光出力の0.9倍と1.1倍との間、より好ましくは、0.95倍と1.05倍との間であり得る。

10

【0035】

各々がLEDの関連するグループに電流源を結合する制御スイッチは、重なり合わないシケンスで操作され得る。

【0036】

本発明のこれら及び他の態様を、下記の実施例に関して説明し、明らかにする。

【図面の簡単な説明】

【0037】

ここで、添付図面を参照して、本発明の例を詳細に説明する。

【図1】リニア・タップ・LEDドライバを備える既知のLED装置を示す。

20

【図2】図1のLED装置の動作を説明するために波形を示す。

【図3】ピッチが異なる、本発明によるLED装置の第1例を示す。

【図4】LEDチップサイズが異なる、本発明によるLED装置の第2例を示す。

【図5】LEDチップサイズは異なるが、LEDパッケージサイズは同じである、本発明によるLED装置の第3例を示す。

【発明を実施するための形態】

【0038】

本発明は、整流電源入力によって駆動されるタップ・ドライバを用いるLED装置を提供する。光出力面にLEDの少なくとも第1及び第2グループがあり、前記光出力面は、照明を供給する管状LEDランプの管状表面であってもよい。入力電圧が或る特定のしきい値未満であるとき、LEDの第2グループはバイパスされるが、第1グループは依然としてオンにされる。光出力面の単位面積当たりの（電源周期のより少ない期間の間オンにされる）第2グループのLEDの総光出力密度は、光出力面の単位面積当たりの第1グループのLEDの総光出力密度より大きい。これは、時間にわたって平均したときの単位面積当たりの光出力密度が、LEDの2つ（以上）のグループの間でより均一にされることを意味する。

30

【0039】

図1は、本発明のLED装置を実施するために用いられ得る既知のタップ・リニア・LEDドライバ・アーキテクチャを示している。

【0040】

図1の回路は、ダイオードブリッジ整流器12に供給される電源入力10を有する。整流された出力Vbは、LEDの3つのストリングに供給される。第1ストリング14は、整流出力部と、接地まで落ちる第1電流源Ics1との間にある。第2ストリング16は、整流出力部と、接地まで落ちる第2電流源Ics2との間に第1ストリング14と直列にある。従って、第1電流源Ics1は、第1LEDストリング14と第2LEDストリング16との間の接合部に接続する。第3ストリング18は、整流出力部と、接地まで落ちる第3電流源Ics3との間に第1ストリング14及び第2ストリング16と直列にある。従って、第2電流源Ics2は、第2LEDストリング16と第3LEDストリング18との間の接合部に接続する。

40

【0041】

各電流源は、関連する直列制御スイッチS1、S2、S3を持つ。

【0042】

50

3つのスイッチS1、S2、S3は、電源入力電圧に従って制御される。整流された電源電圧Vbが、LEDストリング14の順電圧である第1しきい値より高いが、LEDストリング14及び16の順電圧の合計である第2しきい値より低いとき、S1は、「オン」状態にあり、S2及びS3は、「オフ」状態にある。LEDストリング14しかオンにされない。

【0043】

整流された電源電圧Vbが、LEDストリング14を加えたLEDストリング16の順電圧より高いが、LEDストリング16を加え、LEDストリング18を加えたLEDストリング14の順電圧より低いとき、S1及びS3は、「オフ」状態にあり、S2は、「オン」状態にある。LEDストリング14及び16はオンにされる。

【0044】

最後に、整流された電源電圧Vbが、3つのLEDストリング全ての順電圧の合計より高いとき、S3は、「オン」状態にあり、S1及びS2は、「オフ」状態にある。LEDストリング14、16及び18はオンにされる。

【0045】

この場合には、LEDデバイス全体のLEDパッケージが、斯くして、リニア・タップ・ドライバによって駆動されるべき3つのグループに分けられる。

【0046】

前記アーキテクチャは、4つ以上のグループに拡大されてもよく、又は2つのグループに縮小されてもよい。

【0047】

前記時間にわたって、ストリング14は、ストリング16より長い時間の間オンにされ、ストリング16は、ストリング18より長い時間の間オンにされることは分かるだろう。

【0048】

動作は図2において見られ得る。一番上のグラフは、電源入力電圧と、スイッチを制御するために用いられる3つのしきい値電圧とを示している。VLEDstring1は、ストリング14だけに電流を流させるのに必要とされる電圧である。VLEDstring2は、ストリング14及び16の直列組み合わせに電流を流させるのに必要とされる電圧である。VLEDstring3は、3つのストリング全ての直列組み合わせに電流を流させるのに必要とされる電圧である。

【0049】

3つのストリングを流れる電流波形が、次の3つのグラフにおいて、I(LED1)、I(LED2)及びI(LED3)として示されている。これは、表現し易いように、 $I_{cs3} > I_{cs2} > I_{cs1}$ と仮定しているが、全体的な高調波の無秩序が重大な問題とならない低出力ランプのような簡略化される実施においては、それらは同じであってもよい。

【0050】

LEDの異なるグループは、例えば、異なる色のLEDであってもよく、又は全てが白色である。

【0051】

LEDの各グループのオン時間は異なる。それらが同じ電流で駆動される場合には、所与の時間内の平均光出力は、平均電源オン時間に等しい。結果として、異なるグループのLEDの総ルーメン出力、それ故、発光面の異なるセグメント位置のLEDの総ルーメン出力は変わる。これは、従来のリニアLED光源と同様に光出力面全体において同じLED分布が供給される場合には、歓迎されない光の一様性の変化をもたらす。この問題を解決する1つの方法は、異なるグループのLEDの混合/交互配置であるが、これは、複雑な配線を必要とする。

【0052】

本発明は、タップ・リニア・ドライバに適するよう光出力面（例えば、ストリップ）のLEDの分布を規定し直すことをベースにしている。

【0053】

10

20

30

40

50

本発明は、図 1 に示されているような LED 装置に適用されることができ、図 2 に示されている駆動方式に従って駆動されることができる。本発明は、共用光出力面上の LED チップの物理的なレイアウトに関する。第 1 例が図 3 に示されている。

【 0 0 5 4 】

3 つの LED スtring 1 4、1 6、1 8 が示されており、各 String / グループは、他のグループの LED によって交互配置されずに、連続している。

【 0 0 5 5 】

第 1 String 1 4 は、6 個の LED を有する。LED 毎に 22V の動作電圧では、これは、 $VLE\ Dstring1 = 132V$ をもたらす。光は、130 時間単位の間、オンのままである。

【 0 0 5 6 】

第 2 String 1 6 は、4 個の LED を有する。LED 毎に 22V の動作電圧では、これは、 $VLE\ Dstring2 = 132V + 4 \times 22V = 220V$ をもたらす。光は、90 時間単位の間、オンのままである。

【 0 0 5 7 】

第 3 String 1 8 は、3 個の LED を有する。LED 毎に 22V の動作電圧では、これは、 $VLE\ Dstring3 = 220V + 3 \times 22V = 286V$ をもたらす。光は、46 時間単位の間、オンのままである。これらの時間単位は、単に、相対的な継続時間を示すために与えられている。

【 0 0 5 8 】

3 つの LED String は、発光面 (LED チップ) と非発光面 (LED チップの間の空間) とを有する共通の光出力面上にある。LED において一定の電流では、周期における 3 つの LED String における総出力電力 (光) は、約 34:16:6 の割合のままである。それ故、3 つの String のための面積は、同じ光出力密度を供給するために同じ割合を保つべきである。

【 0 0 5 9 】

第 1 グループ 1 4 及び第 2 グループ 1 6 を考慮すると、光出力面 2 0 B の単位面積当たりの第 2 グループの LED の総光出力密度は、光出力面 2 0 A 単位面積当たりの第 1 グループの LED の総光出力密度より大きい。これは、第 2 グループ 1 6 に起因する光出力面 2 0 B の一部のための、発光面の相対的な面積が、第 1 グループ 1 4 のためのものより大きいことを意味する (分かり易くするために、単位発光面当たりの光出力強度を同じと仮定しているが、これは、下で説明するように必須ではない)。(示されている例と同様に) 第 1 グループにはより多くの LED があってもよく、故に、第 1 グループの全体的な発光面は、実際には、より大きくてもよい。しかしながら、第 2 グループのための、(点線矩形によって示されているような) LED グループによって占められる表面積量当たりの発光面は、より大きい。従って、第 2 グループによって占められる光出力面の単位面積当たりの光出力密度はより大きい。要するに、この実施例においては、第 2 グループのための LED は、第 1 グループのための LED と比べて、管の軸に沿った密度がより高い (即ち、より近づけている)。

【 0 0 6 0 】

従って、図 3 に示されている例においては、第 2 グループの LED に割り当てられている領域においては (同じ LED サイズを持つ) 同じ LED をより近づけて配置することによって、希望の一樣性が達成されている。

【 0 0 6 1 】

同じことが第 3 グループの LED に当てはまる。それらは、それらの光出力面 2 0 C において更に近づけて配設される。

【 0 0 6 2 】

このようにして、第 2 グループの総光出力密度は、第 1 グループの総光出力密度より大きくなる。第 2 グループは、4 つの発光面ユニット (即ち、LED) であって、第 1 グループの対応する 4 つのユニットと比べてより小さい空間に集められた 4 つの発光面ユニットを有する。第 2 グループ 1 6 の領域 2 0 B のより大きな割合が発光している。第 3 グループ 1 8 は、第 1 又は第 2 グループの LED のうちの 3 つより小さい面積を占める 3 つの LED を

10

20

30

40

50

有する。

【0063】

言い換えれば、第1グループのLED間の間隔は、第2グループのLED間の間隔より大きく、第2グループのLED間の間隔は、第3グループのLED間の間隔より大きい。

【0064】

シーケンスに沿って進行するとき、グループのために占められる領域全体と比べた発光面をより大きくすることによって、時間平均光出力強度は、全てのグループに対して同じにされ得る。換言すれば、時間にわたって平均した場合の光束発散度(lm/m^2)は一定にされ得る。

【0065】

従って、単位面積当たりの、単位時間当たりの第2グループ16のLEDの総光出力量は、単位面積当たりの、単位時間当たりの第1グループ14のLEDの総光出力量と実質的に等しい。この例においては、時間と共に、第1グループ14は、図2において示されているように3つの異なる光強度において駆動されるのに対して、第2グループ16は、2つの異なる光強度において駆動される。これらの電流駆動レベルを考慮に入れることによって、電源入力 of 整数周期にわたって平均した場合の、単位面積当たりの強度（即ち、エミッタンス）は、異なるグループ14、16、18に対して同じにされ得る。

【0066】

人間の目は、平均光強度を見ることから、これは、異なるグループが空間的に分けられている場合でも、光出力強度が、光出力面上の全ての位置において、即ち、管状ランプに沿った全ての位置において、同じに見えるだろうことを意味している。

【0067】

完璧な一様性は必須ではない。例えば、LEDの第2グループ、及び任意の他のグループの、光出力面の単位面積当たりの時間平均光出力量は、第1グループのLEDの、光出力面の単位面積当たりの時間平均光出力の0.9倍と1.1倍との間、より好ましくは、0.95倍と1.05倍との間であり得る。

【0068】

このようにして、異なるLEDグループが、単位面積当たりほぼ同じ強度を持つ光、即ち、時間にわたって平均した場合に領域にわたって同じ可視出力輝度を持つ光を発するよう作成される。

【0069】

図4は、第2例を示しており、図5は、第3例を示している。両方の例においては、各領域においてパッキング密度（ピッチサイズ）を変える代わりに、LEDピッチサイズが同じに保たれ、異なるグループのLEDの総LEDチップサイズ（即ち、発光面）が異なる。第1グループ14は、最も小さい面積のLEDチップを持ち、第2グループは、より大きい面積のLEDチップを持ち、第3グループは、最も大きい面積のLEDチップを持つ。

【0070】

図4においては、LEDパッケージは、チップサイズに従ってサイズを変える。図5においては、LEDパッケージ全体は、同じサイズを持つが、異なるサイズの発光チップを含む。このようにして、図4及び5の両方において、第2グループ及び任意の他のグループのLEDのLEDチップは、各々、前のグループのLEDのLEDチップより大きいサイズを持つ。各グループにおける光出力面の単位面積当たりのLEDの個数、即ち、ピッチサイズは、同じであってもよい。これは、LEDが（中央間のピッチという観点では）一様に分布されていることを意味する。

【0071】

図5においては、全てのLEDパッケージの設置面積が同じである。規則正しいピッチと組み合わされると、これは、基板の設計を簡単にし、異なるLEDパッケージが異なる位置に取り付けられることだけを必要とする。

【0072】

これは、LEDの異なるグループの時間平均強度をより近づける他の方法を供給する。

10

20

30

40

50

【 0 0 7 3 】

LEDチップサイズも、LED間のピッチも一定ではないように、両方のアプローチ（一方の図3のアプローチ及び他方の図4 / 5のアプローチ）が組み合わせられ得ることに注意されたい。従って、上で説明したように密度関数を操作する様々な方法がある。

【 0 0 7 4 】

上述のように、駆動されているLEDグループがより多く存在する場合、駆動電流はより大きくなり得る。これは、総高調波歪みを減らす。

【 0 0 7 5 】

上述のように、考慮に入れられる必要があるのはLED面積又はパッキング密度だけではない。各グループの、光出力面の単位面積当たりの光出力密度は、LEDドライバによって用いられる様々な異なる電流によって駆動される場合の各グループの光出力量における差も補償する。

10

【 0 0 7 6 】

図1及び2は、LEDの各グループが電流源及び制御スイッチと関連づけられるタップ・リニア・ドライバの例を示しており、前記ドライバは、制御スイッチを制御するためのドライバを有する。前記ドライバは、重なり合わないシーケンスで制御スイッチを制御する。しかしながら、他の電流源装置もあり得る。例えば、単一の制御可能な電流源が、LEDストリングの、回路内への切り替えと同期して、制御されてもよい。

【 0 0 7 7 】

LEDストリングは、例えば、全て直列であってもよく、各々が、LEDストリングと並列の関連するバイパススイッチによってバイパスされてもよい。その場合、単一の電流源は、全てのストリングに電流を流させるよう制御され得る。異なるLEDストリングは、異なる時点にバイパスされ、電流レベルは、バイパススイッチのスイッチング状態に依存して制御される。

20

【 0 0 7 8 】

当然、各グループがLEDの1つの直列ストリングしか含まない例は、単に説明し易くするためのものである。各グループは、LEDの多くの並列ストリングを、それに応じて選択される電流と共に有してもよい。上では、例として、高電圧LEDが示されているが、当然、各ストリング内には、より多数のより低電圧のLEDがあってもよい。

【 0 0 7 9 】

必要とされる構成を算出するためには、LEDの各グループの周期当たりのルーメンが、異なる電流及び動作のタイミングを考慮に入れている、全電源周期の間にLEDに印加される駆動電流波形に基づいて計算される。

30

【 0 0 8 0 】

請求項に記載の発明を実施する当業者は、図面、明細及び添付の請求項の研究から、開示されている実施例に対する他の変形を、理解し、達成し得る。請求項において、「有する」という用語は、他の要素又はステップを除外せず、単数形表記は、複数の存在を除外しない。特定の手段が、相互に異なる従属請求項において引用されているという単なる事実は、これらの手段の組み合わせが有利になるように使用されることができないと示すものではない。請求項におけるいかなる参照符号も、範囲を限定するものとして解釈されてはならない。

40

【図 1】

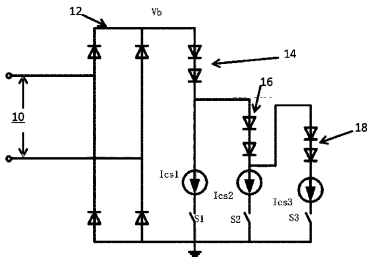


FIG. 1

【図 2】

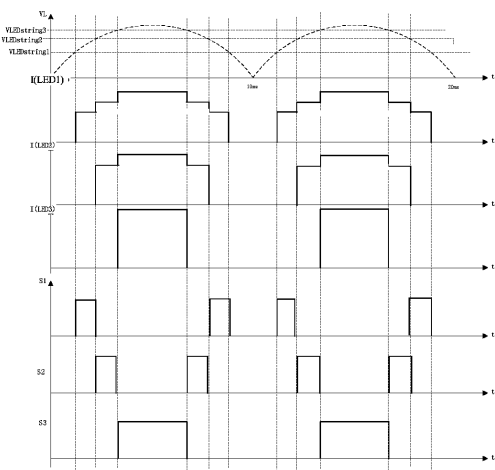


FIG. 2

【図 3】

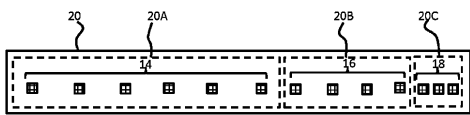


FIG. 3

【図 4】

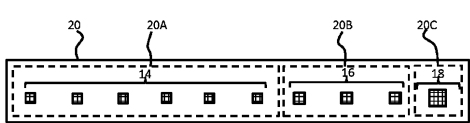


FIG. 4

【図 5】

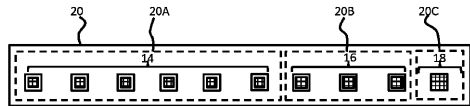


FIG. 5

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No

PCT/EP2016/063038

A. CLASSIFICATION OF SUBJECT MATTER

INV. H05B33/08 F21Y105/10 F21Y105/12
ADD.

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H05B F21Y

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 8 896 235 B1 (SHUM FRANK TIN CHUNG [US] ET AL) 25 November 2014 (2014-11-25) the whole document	1-5,7-15
X	DE 20 2013 000064 U1 (OSRAM GMBH [DE]) 18 January 2013 (2013-01-18) figures 1,2a,8 paragraphs [0037] - [0048]	1-4,6, 11-15
A	EP 2 563 094 A2 (OSRAM INC [US]) 27 February 2013 (2013-02-27) figure 9 paragraphs [0062] - [0076]	1,2,6,7, 9-13,15



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search

2 August 2016

Date of mailing of the international search report

09/08/2016

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040,
Fax: (+31-70) 340-3016

Authorized officer

Schwarzenberger, T

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/EP2016/063038

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 8896235	B1	25-11-2014	NONE

DE 202013000064	U1	18-01-2013	CN 203813986 U
			DE 202013000064 U1
			US 2014191676 A1

EP 2563094	A2	27-02-2013	BR 102012021553 A2
			CN 102740557 A
			EP 2563094 A2
			JP 2013045768 A
			TW 201340776 A
			US 2013069546 A1

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US

(72)発明者 スー シュー

オランダ国 5 6 5 6 アーエー アイントホーフェン ハイ テク キャンパス 5

Fターム(参考) 3K273 AA10 BA05 BA25 CA02 CA07 CA12 DA02 FA03 FA07 FA10

FA14 FA27 FA30 GA12 GA28 GA29 HA01

5F142 AA34 EA02 EA32 GA24

5F241 AA24 BB07 BB12 BB22 BC03 BC06 BC09 BD02 FF11