

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3588028号
(P3588028)

(45) 発行日 平成16年11月10日(2004.11.10)

(24) 登録日 平成16年8月20日(2004.8.20)

(51) Int.Cl.⁷

A63F 7/02

F I

A63F 7/02 304Z

A63F 7/02 304B

A63F 7/02 315Z

A63F 7/02 334

請求項の数 6 (全 33 頁)

(21) 出願番号 特願2000-61225 (P2000-61225)
 (22) 出願日 平成12年3月6日(2000.3.6)
 (65) 公開番号 特開2001-246124 (P2001-246124A)
 (43) 公開日 平成13年9月11日(2001.9.11)
 審査請求日 平成14年6月28日(2002.6.28)

早期審査対象出願

(73) 特許権者 000144153
 株式会社三共
 群馬県桐生市境野町6丁目460番地
 (74) 代理人 100103090
 弁理士 岩壁 冬樹
 (74) 代理人 100114720
 弁理士 須藤 浩
 (74) 代理人 100124501
 弁理士 塩川 誠人
 (74) 代理人 100103090
 弁理士 岩壁 冬樹
 (72) 発明者 鶴川 詔八
 群馬県桐生市相生町1丁目164番地の5

最終頁に続く

(54) 【発明の名称】 遊技機

(57) 【特許請求の範囲】

【請求項1】

遊技者の操作にもとづいて遊技を行うとともに、遊技領域に設けられている入賞領域に遊技球が入賞したことに応じて遊技者に賞球を払い出し、特定遊技状態とするための所定の条件が成立した場合に遊技者に有利な特定遊技状態に制御可能であり、特定遊技状態とするか否かを決定するための特定遊技状態決定用カウンタの値を更新しその初期値を所定周回毎に変更する遊技機であって、

あらかじめ定められた時間毎に起動される遊技制御処理を実行する遊技制御用マイクロコンピュータを含む遊技制御手段と、

前記特定遊技状態決定用カウンタの更新範囲と同じ更新範囲で更新され、特定遊技状態決定用カウンタの初期値の決定に用いる初期値決定用カウンタと、

電力供給停止時からバックアップ電源から電力供給されている期間は初期値決定用カウンタの値を含む記憶内容を保持する記憶手段と、

遊技球が前記入賞領域に入賞したことを検出し、賞球を払い出すために前記遊技制御用マイクロコンピュータに検出出力する遊技球検出スイッチと、

交流電源からの交流電圧を直流電圧に変換する整流手段と、

前記整流手段によって変換された直流電圧から該直流電圧よりも低い電圧であって遊技機で用いられる前記遊技球検出スイッチに供給される直流電圧および遊技球検出スイッチに供給される直流電圧よりもさらに低い電圧であって前記遊技制御用マイクロコンピュータの駆動電源である直流電圧を生成する直流電圧生成手段と、

10

20

前記遊技球検出スイッチに供給される直流電圧よりも高い電圧であって前記整流手段によって交流から直流に変換された直流電圧を監視し、該監視している直流電圧が前記遊技球検出スイッチに供給される直流電圧よりも高い所定電圧に低下したことを検出したときに検出信号を出力する電源監視手段とを備え、

前記遊技制御手段は、

前記初期値決定用カウンタの更新処理を無限ループ内で行うメイン処理を実行するとともに、

該メイン処理での前記初期値決定用カウンタの更新処理とは起動タイミングが異なりあらかじめ定められた時間毎に起動される前記遊技制御処理内でも前記初期値決定用カウンタの更新処理を実行し、

前記電源監視手段からの検出信号により、前記記憶手段に保持されている保持データについてチェックデータを演算して前記記憶手段に保存させる処理を含む電力供給停止時処理を実行する電力供給停止時処理実行手段と、

電力供給復旧時に、前記記憶手段に保持されているチェックデータにもとづいて当該記憶手段に保持されたデータの記憶内容が正常であるか否かを判定し、判定結果が正常であるときには、前記記憶手段に保持されている保持データを用いて、遊技状態を電源断直前の状態に復旧させる遊技状態復旧処理を実行するとともに、電力供給復旧後に、前記記憶手段に記憶されていた電力供給停止の際の初期値決定用カウンタの値を使用し、前記判定結果が正常でないときには前記記憶手段の初期化を行う初期化処理を実行する電力供給復旧時処理実行手段とを備え、

電力供給停止の際の特定遊技状態決定用カウンタの値を前記記憶手段に記憶しておき、電力供給復旧時には記憶されている値から更新処理を続行する

ことを特徴とする遊技機。

【請求項 2】

遊技制御処理は、タイマ割込に応じて起動される

請求項 1 記載の遊技機。

【請求項 3】

タイマ割込の発生周期は遊技制御処理に要する時間よりも長い

請求項 2 記載の遊技機。

【請求項 4】

初期値決定用カウンタは複数の部位からなり、

遊技制御手段は、前記初期値決定用カウンタの各部位をそれぞれ更新する

請求項 1 ないし請求項 3 記載の遊技機。

【請求項 5】

遊技制御手段は、電力供給が停止する際に、割り込みを契機として電力供給停止時処理を行い、

電力供給停止時処理中は記憶手段へのアクセスを禁止する

請求項 1 ないし請求項 4 記載の遊技機。

【請求項 6】

電力供給が停止する際に発生する割り込みは、制御に用いられる割り込みのうちで優先度が最も高い割り込みである

請求項 5 記載の遊技機。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、遊技者の操作に応じて遊技が行われるパチンコ遊技機、コイン遊技機、スロット機等の遊技機に関し、特に、遊技盤における遊技領域において遊技者の操作に応じて遊技が行われる遊技機に関する。

【0002】

【従来の技術】

10

20

30

40

50

遊技機の一例として、遊技球などの遊技媒体を発射装置によって遊技領域に発射し、遊技領域に設けられている入賞口などの入賞領域に遊技媒体が入賞すると、所定個の賞球が遊技者に払い出されるものがある。さらに、表示状態が変化可能な可変表示部が設けられ、可変表示部の表示結果があらかじめ定められた特定の表示態様となった場合に所定の遊技価値を遊技者に与えるように構成されたものがある。

【0003】

なお、遊技価値とは、遊技機の遊技領域に設けられた可変入賞球装置の状態が打球が入賞しやすい遊技者にとって有利な状態になることや、遊技者にとって有利な状態となるための権利を発生させたりすることや、景品遊技媒体払出の条件が成立しやすくなる状態になることである。また、所定量の遊技球やコインが付与されたり得点が加算されたりすることとも遊技価値に含まれる。

10

【0004】

パチンコ遊技機には、特別図柄を表示する可変表示部の表示結果があらかじめ定められた特定の表示態様の組合せになると遊技者に有利な特定遊技状態となるものがある。特定の表示態様の組合せになることを、通常、「大当たり」という。大当たりが発生すると、例えば、大入賞口が所定回数開放して打球が入賞しやすい大当たり遊技状態に移行する。そして、各開放期間において、所定個（例えば10個）の大入賞口への入賞があると大入賞口は閉成する。そして、大入賞口の開放回数は、所定回数（例えば16ラウンド）に固定されている。なお、各開放について開放時間（例えば29.5秒）が決められ、入賞数が所定個に達しなくても開放時間が経過すると大入賞口は閉成する。また、大入賞口が閉成した時点で所定の条件（例えば、大入賞口内に設けられているVゾーンへの入賞）が成立していない場合には、大当たり遊技状態は終了する。

20

【0005】

また、「大当たり」の組合せ以外の表示態様の組合せのうち、複数の可変表示部の表示結果のうちの一部が未だに導出表示されていない段階において、既に確定的な、または一時的な表示結果が導出表示されている可変表示部の表示態様が特定の表示態様の組合せとなる表示条件を満たしている状態を「リーチ」という。そして、可変表示部に可変表示される識別情報の表示結果が「大当たり」となる条件を満たさない場合には「はずれ」となり、可変表示状態は終了する。遊技者は、大当たりをいかにして発生させるかを楽しみつつ遊技を行う。

30

【0006】

そのような遊技機における遊技制御においては、所定の条件（例えば可変表示開始の条件となる始動入賞）が成立すると乱数を発生させ、乱数値があらかじめ決められている大当たり判定値と一致すると「大当たり」となる。また、別の乱数値があらかじめ決められている所定値と一致すると「大当たり」が発生しやすい状態である確変状態や時短状態に移行する。さらに、ノイズ対策等の理由によって遊技制御を行う回路部分は、所定の時間間隔（例えば2ms）でリセットされ再起動される。乱数値は所定のカウンタを用いて生成され、カウンタ値の更新は遊技制御を行う回路部分において行われているので、発生される乱数の値は、遊技制御を行う回路部分の起動の時間間隔に同期せざるを得ない。

【0007】

すると、何らかの手段で起動の時間間隔が検出されると、カウンタ値更新タイミングが認識されてしまう。さらに、「大当たり」となる乱数値が発生するタイミングが認識されてしまう。すると、「大当たり」となる乱数値が発生するタイミングで始動入賞を狙うことによって、頻繁に「大当たり」を発生させることが可能になってしまう。

40

【0008】

遊技制御を行う回路部分の起動タイミングを検出するために、遊技機に不正基板が取り付けられる場合がある。そのような不正基板は遊技制御を行う回路部分から外部に出力される信号を導入し、その信号にもとづいて遊技制御を行う回路部分の起動タイミングを検出し、「大当たり」を生じさせる乱数値が発生するタイミングを検出している。そして、不正基板は、そのタイミングで遊技制御を行う回路部分に始動入賞信号を送り「大当たり」を不

50

正に発生させることが可能になる。

【0009】

例えば、可変表示部の表示状態を制御する表示制御用マイクロコンピュータが搭載された表示制御基板には、遊技制御を行う回路が搭載された主基板から、表示状態を変化させるために表示制御コマンドが送出される。上述したように、遊技制御を行う回路部分は例えば2ms毎にリセットされるので、表示制御コマンドの送出間隔は、2msに同期する。不正基板が主基板と表示制御基板との間に接続され、かつ、例えば本来の始動入賞信号を導入し、表示制御コマンドの送出間隔にもとづいてカウンタ値更新タイミングを認識した上で、「大当たり」を生じさせる乱数値、すなわち大当たり判定値に一致する乱数値の発生をねらって不正な始動入賞信号を主基板に送り込めば、不正に「大当たり」が発生することになる。

10

【0010】

【発明が解決しようとする課題】

遊技機には、可変表示装置、装飾ランプ、音発生機器などの各種部品が存在するので、遊技制御を行う回路部分からそれらの部品に至る信号線をなくすることはできない。従って、上述したような不正基板が取り付けられ不正遊技行為が行われる余地がどうしても残る。よって、不正基板を用いた不正遊技行為をいかに防ぐかは遊技機における重要な課題になっている。

【0011】

そこで、本発明は、不正基板による遊技に対する攻撃を効果的に防御できる遊技機を提供することを目的とする。

20

【0012】

【課題を解決するための手段】

本発明による遊技機は、遊技者の操作にもとづいて遊技を行うとともに、遊技領域に設けられている入賞領域に遊技球が入賞したことに応じて遊技者に賞球を払い出し、特定遊技状態とするための所定の条件が成立した場合に遊技者に有利な特定遊技状態に制御可能であり、特定遊技状態とするか否かを定めるための特定遊技状態決定用カウンタの値を更新しその初期値を所定周回毎に変更する遊技機であって、あらかじめ定められた時間毎に起動される遊技制御処理を実行する遊技制御用マイクロコンピュータを含む遊技制御手段と、特定遊技状態決定用カウンタの更新範囲と同じ更新範囲で更新され、特定遊技状態決定用カウンタの初期値の決定に用いる初期値決定用カウンタと、電力供給停止時からバックアップ電源から電力供給されている期間は初期値決定用カウンタの値を含む記憶内容を保持する記憶手段と、遊技球が入賞領域に入賞したことを検出し、賞球を払い出すために遊技制御用マイクロコンピュータに検出出力する遊技球検出スイッチと、交流電源からの交流電圧を直流電圧に変換する整流手段と、整流手段によって変換された直流電圧から該直流電圧よりも低い電圧であって遊技機で用いられる遊技球検出スイッチに供給される直流電圧および遊技球検出スイッチに供給される直流電圧よりもさらに低い電圧であって遊技制御用マイクロコンピュータの駆動電源である直流電圧を生成する直流電圧生成手段と、遊技球検出スイッチに供給される直流電圧よりも高い電圧であって整流手段によって交流から直流に変換された直流電圧を監視し、該監視している直流電圧が遊技球検出スイッチに供給される直流電圧よりも高い所定電圧に低下したことを検出したときに検出信号を出力する電源監視手段とを備え、遊技制御手段は、初期値決定用カウンタの更新処理を無限ループ内で行うメイン処理を実行するとともに、該メイン処理での初期値決定用カウンタの更新処理とは起動タイミングが異なりあらかじめ定められた時間毎に起動される遊技制御処理内でも初期値決定用カウンタの更新処理を実行し、電源監視手段からの検出信号により、記憶手段に保持されている保持データについてチェックデータを演算して記憶手段に保存させる処理を含む電力供給停止時処理を実行する電力供給停止時処理実行手段と、電力供給復旧時に、記憶手段に保持されているチェックデータにもとづいて当該記憶手段に保持されたデータの記憶内容が正常であるか否かを判定し、判定結果が正常であるときには、記憶手段に保持されている保持データを用いて、遊技状態を電源断直前の状態に復

30

40

50

旧させる遊技状態復旧処理を実行するとともに、電力供給復旧後に、記憶手段に記憶されていた電力供給停止の際の初期値決定用カウンタの値を使用し、判定結果が正常でないときには記憶手段の初期化を行う初期化処理を実行する電力供給復旧時処理実行手段とを備え、電力供給停止の際の特定遊技状態決定用カウンタの値を記憶手段に記憶しておき、電力供給復旧時には記憶されている値から更新処理を続行することを特徴とする。なお、カウンタ値が1周するとは、初期値から歩進してカウンタ値が初期値の手前まで達したことをいう。また、所定周するとは、そのような1周が、あらかじめ定められた所定回生じたことをいう。

【0018】

遊技制御処理が、タイマ割込に応じて起動されるように構成されていてもよい。

10

【0019】

タイマ割込の発生周期は遊技制御処理に要する時間よりも長いことが好ましい。

【0020】

初期値決定用カウンタが複数の部位からなり、遊技制御手段が、初期値決定用カウンタの各部位をそれぞれ更新するように構成されていてもよい。

【0021】

遊技制御手段が、電力供給が停止する際に、割り込みを契機として所定の電力供給停止時処理を行い、電力供給停止時処理中は記憶手段へのアクセスを禁止するように構成されていてもよい。

【0023】

電力供給が停止する際に発生する割り込みは、制御に用いられる割り込みのうちで優先度が最も高い割り込みであることが好ましい。

20

【0024】

【発明の実施の形態】

以下、本発明の一実施形態を図面を参照して説明する。

まず、遊技機の一例であるパチンコ遊技機の全体の構成について説明する。図1はパチンコ遊技機1を正面からみた正面図、図2はパチンコ遊技機1の内部構造を示す全体背面図、図3はパチンコ遊技機1の遊技盤を背面からみた背面図である。なお、ここでは、遊技機の一例としてパチンコ遊技機を示すが、本発明はパチンコ遊技機に限られず、例えばコイン遊技機等であってもよい。

30

【0025】

図1に示すように、パチンコ遊技機1は、額縁状に形成されたガラス扉枠2を有する。ガラス扉枠2の下部表面には打球供給皿3がある。打球供給皿3の下部には、打球供給皿3からあふれた貯留球を貯留する余剰球受皿4と打球を発射する打球操作ハンドル（操作ノブ）5が設けられている。ガラス扉枠2の後方には、遊技盤6が着脱可能に取り付けられている。また、遊技盤6の前面には遊技領域7が設けられている。

【0026】

遊技領域7の中央付近には、複数種類の図柄を可変表示するための可変表示部9と7セグメントLEDによる可変表示器10とを含む可変表示装置8が設けられている。また、可変表示器10の下部には、4個のLEDからなる通過記憶表示器（普通図柄用記憶表示器）41が設けられている。この実施の形態では、可変表示部9には、「左」、「中」、「右」の3つの図柄表示エリアがある。可変表示装置8の側部には、打球を導く通過ゲート11が設けられている。通過ゲート11を通過した打球は、球出口13を経て始動入賞口14の方に導かれる。通過ゲート11と球出口13との間の通路には、通過ゲート11を通過した打球を検出するゲートスイッチ12がある。また、始動入賞口14に入った入賞球は、遊技盤6の背面に導かれ、始動口スイッチ17によって検出される。また、始動入賞口14の下部には開閉動作を行う可変入賞球装置15が設けられている。可変入賞球装置15は、ソレノイド16によって開状態とされる。

40

【0027】

可変入賞球装置15の下部には、特定遊技状態（大当たり状態）においてソレノイド21に

50

よって開状態とされる開閉板 20 が設けられている。この実施の形態では、開閉板 20 が大入賞口を開閉する手段となる。開閉板 20 から遊技盤 6 の背面に導かれた入賞球のうち一方（Vゾーン）に入った入賞球はVカウントスイッチ 22 で検出される。また、開閉板 20 からの入賞球はカウントスイッチ 23 で検出される。可変表示装置 8 の下部には、始動入賞口 14 に入った入賞球数を表示する 4 個の表示部を有する始動入賞記憶表示器 18 が設けられている。この例では、4 個を上限として、始動入賞がある毎に、始動入賞記憶表示器 18 は点灯している表示部を 1 つずつ増やす。そして、可変表示部 9 の可変表示が開始される毎に、点灯している表示部を 1 つ減らす。

【0028】

遊技盤 6 には、複数の入賞口 19, 24 が設けられ、遊技球の入賞口 19, 24 への入賞は入賞口スイッチ 19a, 24a によって検出される。遊技領域 7 の左右周辺には、遊技中に点滅表示される装飾ランプ 25 が設けられ、下部には、入賞しなかった打球を吸収するアウト口 26 がある。また、遊技領域 7 の外側の左右上部には、効果音を発する 2 つのスピーカ 27 が設けられている。遊技領域 7 の外周には、遊技効果 LED 28a および遊技効果ランプ 28b, 28c が設けられている。

【0029】

そして、この例では、一方のスピーカ 27 の近傍に、景品球払出時に点灯する賞球ランプ 51 が設けられ、他方のスピーカ 27 の近傍に、補給球が切れたときに点灯する球切れランプ 52 が設けられている。さらに、図 1 には、パチンコ遊技台 1 に隣接して設置され、プリペイドカードが挿入されることによって球貸しを可能にするカードユニット 50 も示されている。

【0030】

カードユニット 50 には、使用可能状態であるか否かを示す使用可表示ランプ 151、カード内に記録された残額情報に端数（100 円未満の数）が存在する場合にその端数を打球供給皿 3 の近傍に設けられる度数表示 LED に表示させるための端数表示スイッチ 152、カードユニット 50 がいずれの側のパチンコ遊技機 1 に対応しているのかを示す連結台方向表示器 153、カードユニット 50 内にカードが投入されていることを示すカード投入表示ランプ 154、記録媒体としてのカードが挿入されるカード挿入口 155、およびカード挿入口 155 の裏面に設けられているカードリーダーの機構を点検する場合にカードユニット 50 を解放するためのカードユニット錠 156 が設けられている。

【0031】

打球発射装置から発射された打球は、打球レールを通過して遊技領域 7 に入り、その後、遊技領域 7 を下りてくる。打球が通過ゲート 11 を通過してゲートスイッチ 12 で検出されると、可変表示器 10 の表示数字が連続的に変化する状態になる。また、打球が始動入賞口 14 に入り始動口スイッチ 17 で検出されると、図柄の変動を開始できる状態であれば、可変表示部 9 内の図柄が回転を始める。図柄の変動を開始できる状態でなければ、始動入賞記憶を 1 増やす。

【0032】

可変表示部 9 内の画像の回転は、一定時間が経過したときに停止する。停止時の画像の組み合わせが大当たり図柄の組み合わせであると、大当たり遊技状態に移行する。すなわち、開閉板 20 が、一定時間経過するまで、または、所定回数（例えば 10 回）の打球が入賞するまで開放する。そして、開閉板 20 の開放中に打球が特定入賞領域に入賞し V カウントスイッチ 22 で検出されると、継続権が発生し開閉板 20 の開放が再度行われる。継続権の発生は、所定回数（例えば 15 ラウンド）許容される。

【0033】

停止時の可変表示部 9 内の画像の組み合わせが確率変動を伴う大当たり図柄の組み合わせである場合には、次に大当たりとなる確率が高くなる。すなわち、高確率状態という遊技者にとってさらに有利な状態となる。また、可変表示器 10 における停止図柄が所定の図柄（大当たり図柄）である場合に、可変入賞球装置 15 が所定時間だけ開状態になる。さらに、高確率状態では、可変表示器 10 における停止図柄が大当たり図柄になる確率が高められると

10

20

30

40

50

もに、可変入賞球装置 15 の開放時間と開放回数が高められる。

【0034】

次に、パチンコ遊技機 1 の裏面の構造について図 2 を参照して説明する。

可変表示装置 8 の背面では、図 2 に示すように、機構板 36 の上部に景品球タンク 38 が設けられ、パチンコ遊技機 1 が遊技機設置島に設置された状態でその上方から景品球が景品球タンク 38 に供給される。景品球タンク 38 内の景品球は、誘導樋 39 を通って球払出装置に至る。

【0035】

機構板 36 には、中継基板 30 を介して可変表示部 9 を制御する可変表示制御ユニット 29、基板ケース 32 に覆われ遊技制御用マイクロコンピュータ等が搭載された遊技制御基板（主基板）31、可変表示制御ユニット 29 と遊技制御基板 31 との間の信号を中継するための中継基板 33、および景品球の払出制御を行う払出制御用マイクロコンピュータ等が搭載された払出制御基板 37 が設置されている。さらに、機構板 36 には、モータの回転力を利用して打球を遊技領域 7 に発射する打球発射装置 34 と、遊技効果ランプ・LED 28a, 28b, 28c、賞球ランプ 51 および球切れランプ 52 に信号を送るためのランプ制御基板 35 が設置されている。

【0036】

また、図 3 はパチンコ遊技機 1 の遊技盤を背面からみた背面図である。遊技盤 6 の裏面には、図 3 に示すように、各入賞口および入賞球装置に入賞した入賞玉を所定の入賞経路に沿って導く入賞玉集合カバー 40 が設けられている。入賞玉集合カバー 40 に導かれる入賞玉のうち、開閉板 20 を経て入賞したものは、球払出装置（図 3 において図示せず）が相対的に多い景品球数（例えば 15 個）を払い出すように制御される。始動入賞口 14 を経て入賞したものは、球払出装置が相対的に少ない景品球数（例えば 6 個）を払い出すように制御される。そして、その他の入賞口 24 および入賞球装置を経て入賞したものは、球払出装置が相対的に中程度の景品球数（例えば 10 個）を払い出すように制御される。なお、図 3 には、中継基板 33 が例示されている。

【0037】

賞球払出制御を行うために、入賞球検出スイッチ 99、始動口スイッチ 17 および V カウントスイッチ 22 からの信号が、主基板 31 に送られる。入賞があったことは入賞球検出スイッチ 99 で検出されるが、主基板 31 に入賞球検出スイッチ 99 のオン信号が送られると、主基板 31 から払出制御基板 37 に賞球制御コマンドが送られる。例えば、始動口スイッチ 17 のオンに対応して入賞球検出スイッチ 99 がオンすると、賞球個数「6」を示す賞球制御コマンドが出力され、カウントスイッチ 23 または V カウントスイッチ 22 のオンに対応して入賞球検出スイッチ 99 がオンすると、賞球個数「15」を示す賞球制御コマンドが出力される。そして、それらのスイッチがオンしない場合に入賞球検出スイッチ 99 がオンすると、賞球個数「10」を示す賞球制御コマンドが出力される。

【0038】

図 4 は、主基板 31 における回路構成の一例を示すブロック図である。なお、図 4 には、払出制御基板 37、ランプ制御基板 35、音制御基板 70、発射制御基板 91 および表示制御基板 80 も示されている。主基板 31 には、プログラムに従ってパチンコ遊技機 1 を制御する基本回路 53 と、ゲートスイッチ 12、始動口スイッチ 17、V カウントスイッチ 22、カウントスイッチ 23、入賞口スイッチ 19a, 24a および賞球カウントスイッチ 301A からの信号を基本回路 53 に与えるスイッチ回路 58 と、可変入賞球装置 15 を開閉するソレノイド 16 および開閉板 20 を開閉するソレノイド 21 等を基本回路 53 からの指令に従って駆動するソレノイド回路 59 とが搭載されている。

【0039】

また、基本回路 53 から与えられるデータに従って、大当りの発生を示す大当り情報、可変表示部 9 の画像表示開始に利用された始動入賞球の個数を示す有効始動情報、確率変動が生じたことを示す確変情報等をホール管理コンピュータ等のホストコンピュータに対して出力する情報出力回路 64 を含む。

10

20

30

40

50

【 0 0 4 0 】

基本回路 5 3 は、ゲーム制御用のプログラム等を記憶する R O M 5 4、ワークメモリとして使用される記憶手段の一例である R A M 5 5、プログラムに従って制御動作を行う C P U 5 6 および I / O ポート部 5 7 を含む。この実施の形態では、R O M 5 4、R A M 5 5 は C P U 5 6 に内蔵されている。すなわち、C P U 5 6 は、1 チップマイクロコンピュータである。なお、1 チップマイクロコンピュータは、少なくとも R A M 5 5 が内蔵されていればよく、R O M 5 4 および I / O ポート部 5 7 は外付けであっても内蔵されていてもよい。また、I / O ポート部 5 7 は、マイクロコンピュータにおける情報入出力可能な端子である。

【 0 0 4 1 】

さらに、主基板 3 1 には、電源投入時に基本回路 5 3 をリセットするためのシステムリセット回路 6 5 と、基本回路 5 3 から与えられるアドレス信号をデコードして I / O ポート部 5 7 のうちのいずれかの I / O ポートを選択するための信号を出力するアドレスデコード回路 6 7 とが設けられている。なお、球払出装装置 9 7 から主基板 3 1 に入力されるスイッチ情報もあるが、図 4 ではそれらは省略されている。

【 0 0 4 2 】

遊技球を打撃して発射する打球発射装置は発射制御基板 9 1 上の回路によって制御される駆動モータ 9 4 で駆動される。そして、駆動モータ 9 4 の駆動力は、操作ノブ 5 の操作量に従って調整される。すなわち、発射制御基板 9 1 上の回路によって、操作ノブ 5 の操作量に応じた速度で打球が発射されるように制御される。

【 0 0 4 3 】

なお、この実施の形態では、ランプ制御基板 3 5 に搭載されているランプ制御手段が、遊技盤に設けられている始動記憶表示器 1 8、ゲート通過記憶表示器 4 1 および装飾ランプ 2 5 の表示制御を行うとともに、枠側に設けられている遊技効果ランプ・L E D 2 8 a、2 8 b、2 8 c、賞球ランプ 5 1 および球切れランプ 5 2 の表示制御を行う。ここで、ランプ制御手段は発光体制御手段の一例である。また、特別図柄を可変表示する可変表示部 9 および普通図柄を可変表示する可変表示器 1 0 の表示制御は、表示制御基板 8 0 に搭載されている表示制御手段によって行われる。

【 0 0 4 4 】

図 5 は、C P U 5 6 周りの一構成例を示すブロック図である。図 5 に示すように、第 1 の電源監視回路（第 1 の電源監視手段）からの電圧低下信号が、C P U 5 6 のマスク不能割込端子（N M I 端子）に接続されている。第 1 の電源監視回路は、遊技機が使用する各種直流電源のうちのいずれかの電源の電圧を監視して電源電圧低下を検出する回路である。この実施の形態では、V S L の電源電圧を監視して電圧値が所定値以下になるとローレベルの電圧低下信号を発生する。V S L は、遊技機で使用される直流電圧のうちで最大のものであり、この例では + 3 0 V である。従って、C P U 5 6 は、割込処理によって電源断の発生を確認することができる。なお、この実施の形態では、第 1 の電源監視回路は、後述する電源基板に搭載されている。

【 0 0 4 5 】

図 5 には、システムリセット回路 6 5 も示されているが、この実施の形態では、システムリセット回路 6 5 は、第 2 の電源監視回路（第 2 の電源監視手段）も兼ねている。すなわち、リセット I C 6 5 1 は、電源投入時に、外付けのコンデンサの容量で決まる所定時間だけ出力をローレベルとし、所定時間が経過すると出力をハイレベルにする。すなわち、リセット信号をハイレベルに立ち上げて C P U 5 6 を動作可能状態にする。また、リセット I C 6 5 1 は、第 1 の電源監視回路が監視する電源電圧と等しい電源電圧である V S L の電源電圧を監視して電圧値が所定値（第 1 の電源監視回路が電圧低下信号を出力する電源電圧値よりも低い値）以下になるとローレベルの電圧低下信号を発生する。従って、C P U 5 6 は、第 1 の電源監視回路からの電圧低下信号に応じて所定の電力供給停止時処理を行った後、システムリセットされる。なお、この実施の形態では、リセット信号と第 2 の電源監視回路からの電圧低下信号とは同一の信号である。

10

20

30

40

50

【 0 0 4 6 】

図5に示すように、リセットIC651からのリセット信号は、NAND回路947に入力されるとともに、反転回路(NOT回路)944を介してカウンタIC941のクリア端子に入力される。カウンタIC941は、クリア端子への入力が高レベルになると、発振器943からのクロック信号をカウントする。そして、カウンタIC941のQ5出力がNOT回路945, 946を介してNAND回路947に入力される。また、カウンタIC941のQ6出力は、フリップフロップ(FF)942のクロック端子に入力される。フリップフロップ942のD入力は高レベルに固定され、Q出力は論理和回路(OR回路)949に入力される。OR回路949の他方の入力には、NAND回路947の出力がNOT回路948を介して導入される。そして、OR回路949の出力がCPU56のリセット端子に接続されている。このような構成によれば、電源投入時に、CPU56のリセット端子に2回のリセット信号(ローレベル信号)が与えられるので、CPU56は、確実に動作を開始する。

10

【 0 0 4 7 】

そして、例えば、第1の電源監視回路の検出電圧(電圧低下信号を出力することになる電圧)を+2.2Vとし、第2の電源監視回路の検出電圧を+9Vとする。そのように構成した場合には、第1の電源監視回路と第2の電源監視回路とは、同一の電源VSLの電圧を監視するので、第1の電圧監視回路が電圧低下信号を出力するタイミングと第2の電圧監視回路が電圧低下信号を出力するタイミングの差を所望の所定期間に確実に設定することができる。所望の所定期間とは、第1の電源監視回路からの電圧低下信号に応じて電力供給停止時処理を開始してから電力供給停止時処理が確実に完了するまでの期間である。

20

【 0 0 4 8 】

この例では、第1の電源監視手段が検出信号を出力することになる第1検出条件は+3.0V電源電圧が+2.2Vにまで低下したことであり、第2の電源監視手段が検出信号を出力することになる第2検出条件は+3.0V電源電圧が+9Vにまで低下したことになる。ただし、ここで用いられている電圧値は一例であって、他の値を用いてもよい。

【 0 0 4 9 】

ただし、監視範囲が狭まるが、第1の電圧監視回路および第2の電圧監視回路の監視電圧として+5V電源電圧を用いることも可能である。その場合にも、第1の電圧監視回路の検出電圧は、第2の電圧監視回路の検出電圧よりも高く設定される。

30

【 0 0 5 0 】

CPU56等の駆動電源である+5V電源から電力が供給されていない間、RAMの少なくとも一部は、電源基板から供給されるバックアップ電源によってバックアップされ、遊技機に対する電源が断しても内容は保存される。そして、+5V電源が復旧すると、システムリセット回路65からリセット信号が発せられるので、CPU56は、通常の動作状態に復帰する。そのとき、必要なデータがバックアップRAMに保存されているので、停電等からの復旧時に停電発生時の遊技状態に復帰することができる。

【 0 0 5 1 】

なお、図5では、電源投入時にCPU56のリセット端子に2回のリセット信号(ローレベル信号)が与えられる構成が示されたが、リセット信号の立ち上がりタイミングが1回しかなくても確実にリセット解除されるCPUを使用する場合には、符号941~949で示された回路素子は不要である。その場合、リセットIC651の出力がそのままCPU56のリセット端子に接続される。

40

【 0 0 5 2 】

図6は、遊技機の電源基板910の一構成例を示すブロック図である。電源基板910は、主基板31、表示制御基板80、音声制御基板70、ランプ制御基板35および払出制御基板37等の電気部品制御基板と独立して設置され、遊技機内の各電気部品制御基板および機構部品が使用する電圧を生成する。この例では、AC24V、VSL(DC+30V)、DC+2.1V、DC+1.2VおよびDC+5Vを生成する。また、バックアップ電源となるコンデンサ916は、DC+5Vすなわち各基板上のIC等を駆動する電源のラ

50

インから充電される。

【 0 0 5 3 】

トランス 9 1 1 は、交流電源からの交流電圧を 2 4 V に変換する。A C 2 4 V 電圧は、コネクタ 9 1 5 に出力される。また、整流回路 9 1 2 は、A C 2 4 V から + 3 0 V の直流電圧を生成し、D C - D C コンバータ 9 1 3 およびコネクタ 9 1 5 に出力する。D C - D C コンバータ 9 1 3 は、+ 2 2 V、+ 1 2 V および + 5 V を生成してコネクタ 9 1 5 に出力する。コネクタ 9 1 5 は例えば中継基板に接続され、中継基板から各電気部品制御基板および機構部品に必要な電圧の電力が供給される。なお、トランス 9 1 1 の入力側には、遊技機に対する電源供給を停止したり開始させたりするための電源スイッチ 9 1 8 が設置されている。

10

【 0 0 5 4 】

D C - D C コンバータ 9 1 3 からの + 5 V ラインは分岐してバックアップ + 5 V ラインを形成する。バックアップ + 5 V ラインとグラウンドレベルの間には大容量のコンデンサ 9 1 6 が接続されている。コンデンサ 9 1 6 は、遊技機に対する電力供給が遮断されたときの電気部品制御基板のバックアップ R A M (電源バックアップされている R A M すなわち記憶内容保持状態となりうる記憶手段) に対して記憶状態を保持できるように電力を供給するバックアップ電源となる。また、+ 5 V ラインとバックアップ + 5 V ラインとの間に、逆流防止用のダイオード 9 1 7 が挿入される。

【 0 0 5 5 】

なお、バックアップ電源として、+ 5 V 電源から充電可能な電池を用いてもよい。電池を用いる場合には、+ 5 V 電源から電力供給されない状態が所定時間継続すると容量がなくなるような充電電池が用いられる。

20

【 0 0 5 6 】

また、電源基板 9 1 0 には、上述した第 1 の電源監視回路を構成する電源監視用 I C 9 0 2 が搭載されている。電源監視用 I C 9 0 2 は、V S L 電源電圧を導入し、V S L 電源電圧を監視することによって電源断の発生を検出する。具体的には、V S L 電源電圧が所定値 (この例では + 2 2 V) 以下になったら、電源断が生ずるとして電圧低下信号を出力する。なお、監視対象の電源電圧は、各電気部品制御基板に搭載されている回路素子の電源電圧 (この例では + 5 V) よりも高い電圧であることが好ましい。この例では、交流から直流に変換された直後の電圧である V S L が用いられている。電源監視用 I C 9 0 2 から

30

【 0 0 5 7 】

電源監視用 I C 9 0 2 が電源断を検知するための所定値は、通常時の電圧より低い、各電気部品制御基板上の C P U が暫くの間動作しうる程度の電圧である。また、電源監視用 I C 9 0 2 が、C P U 等の回路素子を駆動するための電圧 (この例では + 5 V) よりも高く、また、交流から直流に変換された直後の電圧を監視するように構成されているので、C P U が必要とする電圧に対して監視範囲を広げることができる。従って、より精密な監視を行うことができる。さらに、監視電圧として V S L (+ 3 0 V) を用いる場合には、遊技機の各種スイッチに供給される電圧が + 1 2 V であることから、電源瞬断時のスイッチオン誤検出の防止も期待できる。すなわち、+ 3 0 V 電源の電圧を監視すると、+ 3 0 V 作成の以降に作られる + 1 2 V が落ち始める以前の段階でその低下を検出できる。よって、+ 1 2 V 電源の電圧が低下するとスイッチ出力がオン状態を呈するようになるが、+ 1 2 V より早く低下する + 3 0 V 電源電圧を監視して電源断を認識すれば、スイッチ出力がオン状態を呈する前に電源復旧待ちの状態に入ってスイッチ出力を検出しない状態となることができる。

40

【 0 0 5 8 】

また、電源監視用 I C 9 0 2 は、電気部品制御基板とは別個の電源基板 9 1 0 に搭載されているので、第 1 の電源監視回路から複数の電気部品制御基板に電圧低下信号を供給することができる。電圧低下信号を必要とする電気部品制御基板が幾つあっても第 1 の電源監視手段は 1 つ設けられていればよいので、各電気部品制御基板における各電気部品制御手

50

段が後述する復帰制御を行っても、遊技機のコストはさほど上昇しない。

【0059】

なお、図6に示された構成では、電源監視用IC902の検出出力（電圧低下信号）は、バッファ回路918，919を介してそれぞれの電気部品制御基板（例えば主基板31と払出制御基板37）に伝達されるが、例えば、1つの検出出力を中継基板に伝達し、中継基板から各電気部品制御基板に同じ信号を分配する構成でもよい。また、電圧低下信号を必要とする基板数に応じたバッファ回路を設けてもよい。

【0060】

次に動作について説明する。

図7および図8は、主基板31におけるCPU56の遊技制御を示すフローチャートである。図7はCPU56が実行するメイン処理を示し、図8はタイマ割込処理を示す。電源オン時のリセットが解けると、CPU56は、まず、必要な初期設定処理を行う（ステップS1）。初期設定処理では、スタックポイントの設定、CPU内蔵デバイスや外付けデバイスの初期化等が行われる。

10

【0061】

そして、前回の電源断時にバックアップRAM領域のデータ保護処理（例えばパリティデータの付加等の停電発生NMI処理）が行われたか否か確認する（ステップS2）。不測の電源断が生じた場合には、後述するようにバックアップRAM領域のデータを保護するための処理が行われている。そのような保護処理が行われていた場合をバックアップありとする。バックアップなしを確認したら、CPU56は初期化処理を実行する（ステップS7）。なお、この実施の形態では、バックアップRAM領域にバックアップデータがあるか否かは、電源断時にバックアップRAM領域に設定されるバックアップフラグの状態によって確認される。例えば、バックアップフラグ領域に「55H」が設定されていればバックアップあり（オン状態）を意味し、「55H」以外の値が設定されていればバックアップなし（オフ状態）を意味する。

20

【0062】

バックアップRAM領域にバックアップデータがある場合には、CPU56は、バックアップRAM領域のデータチェック（例えばパリティチェック）を行う（ステップS3）。不測の電源断が生じた後に復旧した場合には、バックアップRAM領域のデータは保存されていたはずであるから、チェック結果は正常になる。チェック結果が正常でない場合には、内部状態を電源断時の状態に戻すことができないので、停電復旧時でない電源投入時に実行される初期化処理を実行する（ステップS4，S7）。

30

【0063】

チェック結果が正常であれば、CPU56は、内部状態を電源断時の状態に戻すための遊技状態復旧処理を行う（ステップS5）。よって、バックアップフラグの値が「55H」に設定され、かつ、チェック結果が正常である場合に、ステップS5の遊技状態復旧処理が実行される。そして、バックアップRAM領域に保存されていたPC（プログラムカウンタ）の退避値がPCに設定され、そのアドレスに復帰する。

【0064】

遊技状態復旧処理は遊技状態を電源断時の状態に戻す処理であるが、復旧のためにバックアップRAMに保存されていたデータを用いる。そして、少なくとも大当り決定用カウンタ（ランダム1を生成するためのカウンタ）は、バックアップRAMに保存されている。従って、不測の電源断等からの復旧時に大当り決定用カウンタの値は、電源断時の値から継続してカウントアップが再開される。仮に、遊技機に不正基板が接続されたとしても、不正基板上の回路動作が電源断時の状態から継続するということは考えられない。すなわち、不測の電源断等からの復旧時に、不正基板等を用いて大当りタイミングを予測することがより困難になる。

40

【0065】

ステップS7の初期化処理では、RAMクリア処理や、内蔵されているタイマを起動し所定期間後（例えば2ms後）にタイマ割込がかかるように設定する処理等が行われる。初

50

期化処理の実行が完了すると、表示用乱数更新処理（ステップS8）、ランダム1初期値決定用カウンタ更新処理（ステップS9）およびランダム3初期値決定用カウンタ更新処理（ステップS13）を実行する。

【0066】

図9は、遊技機で用いられる各乱数を示す説明図である。各乱数は、以下のように使用される。

（1）ランダム1：大当りを発生させるか否か決定する（大当り決定用：特定遊技状態決定用）

（2）ランダム2 - 1 ~ 2 - 3：左右中のはずれ図柄決定用

（3）ランダム3：大当り時の図柄の組合せを決定する（大当り図柄決定用 = 態様決定用、識別情報決定用、特別遊技状態決定用） 10

（4）ランダム4：はずれ時にリーチするか否か決定する（リーチ判定用）

（5）ランダム5：リーチ種類を決定する（リーチ種類決定用）

（6）ランダム6：ランダム1を生成するカウンタの初期値を決定する（ランダム1初期値決定用 = 初期値決定用）

（7）ランダム7：ランダム3を生成するカウンタの初期値を決定する（ランダム3初期値決定用 = 特別遊技状態決定用カウンタの初期値決定用，態様決定用カウンタの初期値決定用）

【0067】

なお、遊技効果を高めるために、上記（1）～（7）の乱数以外の乱数も用いられている。例えば、普通図柄を表示する可変表示器10の表示結果にもとづいてあたりとするか否か決定するための乱数や、可変表示器10の停止図柄を決定する乱数、いわゆる予告を行うか否かを決定するための乱数等がある。 20

【0068】

ステップS8の処理では、（2）のはずれ図柄決定用の乱数、（4）のリーチ判定用の乱数および（5）のリーチ動作用乱数を生成するカウンタのカウントアップ（1加算）が行われる。よって、それらが表示用乱数を生成するためのカウンタである。ただし、ランダム2 - 2は、ランダム2 - 1の桁上げが生ずるときに、すなわち、ランダム2 - 1の値が「15」になって「0」に戻されるときにカウントアップされる。また、ランダム2 - 3は、ランダム2 - 2の桁上げが生ずるときに、すなわち、ランダム2 - 2の値が「15」 30 になって「0」に戻されるときにカウントアップされる。

【0069】

図8に示すように、タイマ割込が発生すると、タイマ割込処理において、タイマ割込フラグがセットされる（ステップS16）。なお、必要ならば、所定期間後（例えば2ms後）に再度タイマ割込がかかるようにタイマの設定処理が行われる。

【0070】

CPU56は、メイン処理のステップS10において、タイマ割込フラグがセットされたことを検出すると、タイマ割込フラグをリセットするとともに（ステップS11）、遊技制御処理を実行する（ステップS12）。以上の制御によって、この実施の形態では、遊技制御処理は2ms毎に起動されることになる。なお、この実施の形態では、タイマ割込処理ではフラグセットのみがなされ、遊技制御処理はメイン処理において実行されるが、タイマ割込処理で遊技制御処理を実行してもよい。 40

【0071】

図10は、ステップS12の遊技制御処理を示すフローチャートである。遊技制御処理において、CPU56は、まず、スイッチ回路58を介して、ゲートセンサ12、始動口センサ17、カウントセンサ23および入賞口スイッチ19a, 24aの状態を入力し、各入賞口や入賞装置に対する入賞があったか否か判定する（スイッチ処理：ステップS21）。

【0072】

次いで、パチンコ遊技機1の内部に備えられている自己診断機能によって種々の異常診断 50

処理が行われ、その結果に応じて必要ならば警報が発せられる（エラー処理：ステップ S 22）。

【0073】

次に、遊技制御に用いられる大当り判定用の乱数等の各判定用乱数を示す各カウンタを更新する処理を行う（ステップ S 23）。この実施の形態では、図 7 に示された各乱数を生成するための各カウンタのうち、（1）の大当り決定用乱数および（3）の大当り図柄判定用乱数を生成するためのカウンタのカウントアップ（1 加算）を行う。ただし、大当り図柄判定用乱数を生成するためのカウンタ（大当り図柄決定用カウンタ）のカウントアップは、大当り決定用乱数を生成するためのカウンタ（大当り決定用カウンタ）が最大値に達して初期値に戻されるときにカウントアップされる。なお、この実施の形態では、大当

10

【0074】

CPU 56 は、さらに、停止図柄の種類を決定する乱数等の表示用乱数を更新する処理を行う（ステップ S 24）。なお、ステップ S 24 の処理は、メイン処理におけるステップ S 8 の処理と同じである。

【0075】

次いで、CPU 56 は、特別図柄プロセス処理を行う（ステップ S 25）。特別図柄プロセス制御では、遊技状態に応じてパチンコ遊技機 1 を所定の順序で制御するための特別図柄プロセスフラグに従って該当する処理が選び出されて実行される。そして、特別図柄プロセスフラグの値は、遊技状態に応じて各処理中に更新される。また、普通図柄プロセス

20

処理を行う（ステップ S 26）。普通図柄プロセス処理では、7 セグメント LED による可変表示器 10 を所定の順序で制御するための普通図柄プロセスフラグに従って該当する処理が選び出されて実行される。そして、普通図柄プロセスフラグの値は、遊技状態に応じて各処理中に更新される。

【0076】

また、CPU 56 は、表示制御基板 80 に送出される表示制御コマンド（特別図柄制御コマンドや普通図柄制御コマンド）を RAM 55 の所定の領域に設定する処理を行った後に、特別図柄制御コマンドや普通図柄制御コマンドを出力する処理を行う（特別図柄コマンド制御処理：ステップ S 27、普通図柄コマンド制御処理：ステップ S 28）。

【0077】

30

次いで、CPU 56 は、各種出力データの格納領域の内容を各出力ポートに出力する処理を行う（データ出力処理：ステップ S 29）。なお、CPU 56 は、例えばホール管理用コンピュータに出力される大当り情報、始動情報、確率変動情報などの出力データを格納領域に設定する出力データ設定処理などの他の処理も行う。

【0078】

また、CPU 56 は、所定の条件が成立したときにソレノイド回路 59 に駆動指令を行う（ステップ S 30）。ソレノイド回路 59 は、駆動指令に応じてソレノイド 16、21 を駆動し、可変入賞球装置 15 または開閉板 20 を開状態または閉状態とする。

【0079】

また、CPU 56 は、ステップ S 9 の処理と同じ処理であるランダム 1 初期値決定用カウンタ更新処理（ステップ S 31）と、ステップ S 13 の処理と同じ処理であるランダム 3 初期値決定用カウンタ更新処理（ステップ S 33）とを行う。

40

【0080】

また、CPU 56 は、各入賞口 17、23、19a、24a の検出に基づく賞球数の設定などを行う（ステップ S 32）。すなわち、所定の条件が成立すると払出制御基板 37 に払出制御コマンドを出力する。払出制御基板 37 に搭載されている払出制御用 CPU 371 は、払出制御コマンドに応じて球払出装置 97 を駆動する。

【0081】

以上のように、メイン処理には遊技制御処理に移行すべきか否かを判定する処理が含まれ、CPU 56 の内部タイマが定期的に発生するタイマ割込にもとづくタイマ割込処理で遊

50

技制御処理に移行すべきか否かを判定するためのフラグがセットされるので、遊技制御処理の全てが確実に実行される。つまり、遊技制御処理の全てが実行されるまでは、次の遊技制御処理に移行すべきか否かの判定が行われないので、遊技制御処理中の全ての各処理が実行完了することは保証されている。

【0082】

なお、ここでは、主基板31のCPU56が実行する遊技制御処理は、CPU56の内部タイマが定期的に発生するタイマ割込にもとづくタイマ割込処理でセットされるフラグに応じて実行されたが、定期的に（例えば2ms毎）信号を発生するハードウェア回路を設け、その回路からの信号をCPU56の外部割込端子に導入し、割込信号によって遊技制御処理に移行すべきか否かを判定するためのフラグをセットするようにしてもよい。

10

【0083】

また、CPU56のリセット入力端子に外部から定期的に（例えば2ms毎に）リセット信号が与えられ、CPU56が、定期的にリセットされる構成であってもよい。

【0084】

ステップS9およびステップS31のランダム1初期値決定用カウンタ更新処理とは、ランダム6を生成するためのランダム1初期値決定用カウンタを更新（+1）する処理である。また、ステップS13およびステップS33のランダム3初期値決定用カウンタ更新処理とは、ランダム7を生成するためのランダム3初期値決定用カウンタを更新（+1）する処理である。ステップS21～S32に要する時間は2msよりも短いので、この実施の形態でのタイマ割込周期である2msに達するまでの余り時間で、表示用乱数更新処理、ランダム1初期値決定用カウンタおよびランダム3初期値決定用カウンタの更新処理が繰り返し実行される（ステップS8, S9, S13）。なお、遊技状況が異なるとステップS21～S32に要する時間も異なってくるので、余り時間は一定時間ではない。

20

【0085】

図11は、電源基板910の電源監視回路（電源監視用IC902）からの電圧変化信号にもとづくNMIに応じて実行される停電発生NMI処理すなわち電力供給停止時処理の一例を示すフローチャートである。上述したように、遊技機の電源供給が断しVSLの電圧が所定値を下回ると電圧変化信号が電源オフを示すレベルになる。そして、電圧変化信号がそのようなレベルになるとNMIがかかる。

【0086】

停電発生NMI処理において、CPU56は、まず、停電時などの電源断時直前の割込許可/禁止状態をバックアップするために、割込禁止フラグの内容をパリティフラグに格納する（ステップS41）。次いで、割込禁止に設定する（ステップS42）。停電発生NMI処理ではRAM内容の保存を確実にするためにチェックサムの生成処理を行う。その処理中に他の割込処理が行われたのではチェックサムの生成処理が完了しないうちにCPUが動作し得ない電圧にまで低下してしまうことが考えられるので、まず、他の割込が生じないような設定がなされる。なお、停電発生NMI処理におけるステップS44～S50は、電力供給停止時処理の一例である。

30

なお、割込処理中では他の割込がかからないような仕様のCPUを用いている場合には、ステップS42の処理は不要である。

40

【0087】

次いで、CPU56は、バックアップフラグが既にセットされているか否か確認する（ステップS42）。バックアップフラグが既にセットされていれば、以後の処理を行わない。バックアップフラグがセットされていなければ、以下の電力供給停止時処理を実行する。すなわち、ステップS44からステップS50の処理を実行する。

【0088】

まず、各レジスタの内容をバックアップRAM領域に格納する（ステップS44）。その後、バックアップフラグをセットする（ステップS45）。そして、バックアップRAM領域のバックアップチェックデータ領域に適当な初期値を設定し（ステップS46）、初期値およびバックアップRAM領域のデータについて順次排他的論理和をとったあと反転

50

し（ステップS47）、最終的な演算値をバックアップパリティデータ領域に設定する（ステップS48）。また、RAMアクセス禁止状態にする（ステップS49）。電源電圧が低下していくときには、各種信号線のレベルが不安定になってRAM内容が化ける可能性があるが、このようにRAMアクセス禁止状態にしておけば、バックアップRAM内のデータが化けることはない。なお、上述したように、乱数を発生するためのカウンタのうち少なくとも大当り決定用カウンタおよびランダム1初期値決定用カウンタはバックアップRAMに設けられている。もちろん、乱数を発生するためのすべてのカウンタをバックアップRAMに設けてもよい。

【0089】

さらに、CPU56は、主基板31に搭載されている全ての出力ポートに対してクリア信号を出力する。すると、全ての出力ポートは、クリア信号によりクリアされオフ状態とされる（ステップS50）。このように、電源断処理の際に出力ポートをクリアする構成としたことで、停止状態となる前に大入賞口を閉成させることができる。さらに、停止状態となる前に可変入賞球装置15を閉成させるなど、他の電気部品についても作動を停止させた状態で電源断状態とすることができる。従って、主基板31により制御される各電気部品を適切な動作停止状態とすることができる。なお、出力ポートの一部をクリアする構成としてもよい。

【0090】

次いで、CPU56は、ループ処理にはいる。すなわち、何らの処理もしない状態になる。従って、図5に示されたリセットIC651からのシステムリセット信号によって外部から動作禁止状態にされる前に、内部的に動作停止状態になる。よって、電源断時に確実にCPU56は動作停止する。その結果、上述したRAMアクセス禁止の制御および動作停止制御によって、電源電圧が低下していくことに伴って生ずる可能性がある異常動作に起因するRAMの内容破壊等を確実に防止することができる。

【0091】

なお、この実施の形態では、停電発生NMI処理では最終部でプログラムをループ状態にしたが、ホールト（HALT）命令を発行するように構成してもよい。

【0092】

また、レジスタの内容をRAM領域に格納した後にセットされるバックアップフラグは、上述したように、電源投入時において復旧すべきバックアップデータがあるか否か（停電からの復旧か否か）を判断する際に使用される。また、ステップS41からS50の処理は、CPU56がシステムリセット回路65からのシステムリセット信号を受ける前に完了する。換言すれば、システムリセット回路65からのシステムリセット信号を受ける前に完了するように、電圧監視回路の検出電圧の設定が行われている。

【0093】

この実施の形態では、電力供給停止時処理開始時に、バックアップフラグの確認が行われる。そして、バックアップフラグが既にセットされている場合には電力供給停止時処理を実行しない。上述したように、バックアップフラグは、必要なデータのバックアップが完了し、その後電力供給停止時処理が完了したことを示すフラグである。従って、例えば、リセット待ちのループ状態で何らかの原因で再度NMIが発生したとしても、電力供給停止時処理が重複して実行されてしまうようなことはない。

【0094】

ただし、割込処理中では他の割込がかからないような仕様のCPUを用いている場合には、ステップS43の判断は不要である。

【0095】

次に、始動入賞口14への入賞（始動入賞）にもとづいて可変表示部9に可変表示される図柄の決定方法について図12～図14のフローチャートを参照して説明する。図12は打球が始動入賞口14に入賞したことを判定する処理を示し、図13は図柄や変動態様を決定する処理を示し、図14は大当り判定の処理を示す。なお、図12～図14に示す処理は、図10に示された遊技制御処理における特別図柄プロセス処理（ステップS25）

10

20

30

40

50

において実行される。

【0096】

打球が遊技盤6に設けられている始動入賞口14に入賞すると、始動口スイッチ17がオンする。CPU56は、スイッチ回路58およびI/Oポート57を介して始動口スイッチ17がオンしたことを検出すると(ステップS41)、始動入賞記憶数が始動記憶上限値に達しているかどうかを確認する(ステップS42)。始動入賞記憶数が始動記憶上限値に達していなければ、始動入賞記憶数を1増やす(ステップS43)。なお、この実施の形態では、始動記憶上限値は4である。

【0097】

そして、ランダム1を生成するためのカウンタの値を抽出し、抽出値を、各始動入賞記憶数 s ($s = 1, 2, 3, \dots$, 始動記憶上限値)に対応して設けられている乱数値格納エリアに格納する(ステップS44)。なお、始動入賞記憶数が始動記憶上限値に達している場合には、ステップS43~S44の処理を行わない。

【0098】

CPU56は、画像表示部9の可変表示を開始できる状態になると図13のフローチャートに示す処理を行う。すなわち、CPU56は、まず、始動入賞記憶数の値を確認する(ステップS50)。始動入賞記憶数が0でなければ、始動入賞記憶数=1に対応する乱数値格納エリアに格納されている値を読み出すとともに(ステップS51)、始動入賞記憶数の値を1減らし、かつ、各乱数値格納エリアの値をシフトする(ステップS52)。すなわち、始動入賞記憶数= s ($s = 2, 3, \dots$)に対応する乱数値格納エリアに格納されている値を、始動入賞記憶数= $s - 1$ に対応する乱数値格納エリアに格納する。

【0099】

そして、CPU56は、ステップS51で読み出した値、すなわち抽出されている大当たり決定用乱数の値にもとづいて当たり/はずれを決定する(ステップS53)。この実施の形態では、大当たり決定用乱数は0~316の範囲の値をとることにする。そして、図14に示すように、低確率時には例えばその値が「3」である場合に「大当たり」と決定し、それ以外の値である場合には「はずれ」と決定する。高確率時には例えばその値が「3」、「7」、「79」、「103」、「107」のいずれかである場合に「大当たり」と決定し、それ以外の値である場合には「はずれ」と決定する。

【0100】

大当たりと判定されたときには、CPU56は、大当たり図柄決定用乱数(ランダム3)の値にもとづいて停止図柄を決定する。この実施の形態では、左右中の図柄表示エリアに可変表示される図柄の種類は、それぞれ12種類あるとする。そして、左右中の停止図柄が揃う場合に大当たりが生ずるとする。また、左右中の図柄が特定種類の図柄で揃った場合に確変状態に突入することにする。図柄種類が図柄番号0~11で指定されるとすると、特定種類の図柄は例えば奇数番号の図柄である。

【0101】

停止図柄の組み合わせが決定されると、ランダム5の値に従ってリーチ種類を決定する(ステップS65)。そして、大当たりとするか否か、確変とするか否か、大当たりの場合の図柄、およびリーチ種類を所定の格納エリアに設定する。なお、格納エリアは、基本回路53におけるRAM55に設けられる。

【0102】

ステップS53においてははずれと判定されていた場合には、CPU56は、リーチとするか否か判定する(ステップS59)。例えば、図9に示すリーチ判定用乱数の値が「0」~「104」のいずれかである場合にはリーチとすることに決定する。リーチとすることに決定したときには、CPU56は、停止図柄の決定を行う。この実施の形態では、ランダム2-1の値に従って左右図柄を決定する(ステップS60)。また、ランダム2-2の値に従って中図柄を決定する(ステップS61)。ここで、決定された中図柄が左右図柄と一致した場合には、中図柄に対応した乱数の値に1加算した値に対応する図柄を中図柄の確定図柄として、大当たり図柄と一致しないようにする。

10

20

30

40

50

【0103】

さらに、CPU56は、ランダム5の値に従ってリーチ種類を決定する(ステップS65)。そして、所定の格納エリアに「リーチ」、リーチ図柄、およびリーチ種類を設定する。ステップS59における抽選結果がはずれである場合には、ランダム2-1~2-3の値に従って左右中図柄を決定し(ステップS63)、所定の格納エリアに、はずれ図柄およびはずれであることを設定する。

【0104】

なお、この実施の形態では、リーチとするか否かを決定し、その後、停止図柄を決定するが、左右中図柄の停止図柄を決定し、左右図柄が一致したらリーチすることにし、そうでなければはずれとすることに決定してもよい。

10

【0105】

図15は、CPU56が実行する特別図柄プロセス処理のプログラムの一例を示すフローチャートである。図15に示す特別図柄プロセス処理は、図10のフローチャートにおけるステップS24の具体的な処理である。CPU56は、特別図柄プロセス処理を行う際に、変動短縮タイマ減算処理(ステップS310)を行った後に、内部状態に応じて、ステップS300~S309のうちのいずれかの処理を行う。変動短縮タイマは、特別図柄の変動時間が短縮される場合に、変動時間を設定するためのタイマである。

【0106】

ステップS310の変動短縮タイマ減算処理は、特別図柄の変動時間短縮の条件(例えば、始動入賞検出時から、その始動入賞にもとづく処理が実行されるまでに所定時間が経過しているか否か)を満たしているか否かを確認し、満たしている場合には変動短縮タイマを減算する処理を行う。そして、ステップS300~S309の各処理において、以下のような処理が実行される。

20

【0107】

特別図柄変動待ち処理(ステップS300)：始動入賞口14(この実施の形態では可変入賞球装置15の入賞口)に打球入賞して始動口センサ17がオンするのを待つ。始動口センサ17がオンすると、始動入賞記憶数が満タンでなければ、始動入賞記憶数を+1するとともに大当たり決定用乱数を抽出する。すなわち、図12に示された処理が実行される。

特別図柄判定処理(ステップS301)：特別図柄の可変表示が開始できる状態になると、始動入賞記憶数を確認する。始動入賞記憶数が0でなければ、抽出されている大当たり決定用乱数の値に応じて大当たりとするかはずれとするか決定する。すなわち、図13に示された処理の前半が実行される。

30

停止図柄設定処理(ステップS302)：左右中図柄の停止図柄を決定する。すなわち、図13に示された処理の后半が実行される。

【0108】

リーチ動作設定処理(ステップS303)：リーチ判定用乱数の値に応じてリーチ動作するか否か決定するとともに、リーチ種類決定用乱数の値に応じてリーチ時の変動期間を決定する。すなわち、図13に示された処理の后半が実行される。

【0109】

全図柄変動開始処理(ステップS304)：可変表示部9において全図柄が変動開始されるように制御する。このとき、表示制御基板80に対して、左右中最終停止図柄と変動態様を指令する情報が送信される。処理を終えると、内部状態(プロセスフラグ)をステップS305に移行するように更新する。

40

【0110】

全図柄停止待ち処理(ステップS305)：所定時間(ステップS310の変動短縮タイマで示された時間)が経過すると、可変表示部9において表示される全図柄が停止されるように制御する。そして、停止図柄が大当たり図柄の組み合わせである場合には、内部状態(プロセスフラグ)をステップS306に移行するように更新する。そうでない場合には、内部状態をステップS300に移行するように更新する。

50

【0111】

大入賞口開放開始処理（ステップS306）：大入賞口を開放する制御を開始する。具体的には、カウンタやフラグを初期化するとともに、ソレノイド21を駆動して大入賞口を開放する。また、大当りフラグ（大当り中であることを示すフラグ）のセットを行う。処理を終えると、内部状態（プロセスフラグ）をステップS307に移行するように更新する。

【0112】

大入賞口開放中処理（ステップS307）：大入賞口ラウンド表示の表示制御コマンドデータを表示制御基板80に送出する制御や大入賞口の閉成条件の成立を確認する処理等を行う。最終的な大入賞口の閉成条件が成立したら、内部状態をステップS308に移行するように更新する。

10

【0113】

特定領域有効時間処理（ステップS308）：Vカウンスイッチ22の通過の有無を監視して、大当り遊技状態継続条件の成立を確認する処理を行う。大当り遊技状態継続の条件が成立し、かつ、まだ残りラウンドがある場合には、内部状態をステップS306に移行するように更新する。また、所定の有効時間内に大当り遊技状態継続条件が成立しなかった場合、または、全てのラウンドを終えた場合には、内部状態をステップS309に移行するように更新する。

【0114】

大当り終了処理（ステップS309）：大当り遊技状態が終了したことを遊技者に報知するための表示を行う。その表示が終了したら、内部状態をステップS300に移行するように更新する。

20

【0115】

上述したように、始動入賞口14に打球が入賞すると、CPU56は、特別図柄プロセス処理において、大当りとするかはずれとするか、停止図柄、リーチ態様、確変とするかしないかを決定するが、その決定に応じた表示制御コマンドなどの制御コマンドを、表示制御手段などの電気部品制御手段に送出する。例えば表示制御手段では、主基板31からの表示制御コマンドに応じて可変表示部9の表示制御が行われる。そして、この実施の形態では、確変とするかしないかは、決定された停止図柄の種類によって決められる。すなわち、大当り図柄決定用乱数であるランダム3が、確変とするかしないかを決定するための乱数としても使用されている。

30

【0116】

実施の形態1.

図16は、図10に示された遊技制御処理における判定用乱数更新処理（ステップS23）を示すフローチャートである。判定用乱数更新処理において、CPU56は、ランダム1（大当り決定用乱数）を生成するカウンタの値を+1する（ステップS101）。ランダム1を生成するカウンタの値が（最大値+1）になっている場合には（ステップS102）、カウンタ値を0に戻す（ステップS103）。なお、この実施の形態では、（最大値+1）は317である。

【0117】

40

次いで、CPU56は、ランダム1を生成するカウンタの値が初期値として保存されている値と一致したか否か確認する（ステップS104）。一致していなければ、カウンタ値はそのままである。一致していた場合には、ランダム6を抽出する（ステップS105）。すなわち、ランダム6を生成するためのカウンタのカウント値を入力する。そして、抽出された値を初期値として保存するとともに（ステップS106）、抽出された値を、ランダム1を生成するカウンタに設定する（ステップS107）。よって、この時点で、ランダム1を生成するカウンタの初期値が変更される。なお、遊技機に電源が投入されたときには、一般には初期値として「0」が保存されるが、RAMのデータが電源バックアップ保存されていた場合にはそのような処理はなされない。すなわち、保存されていたランダム1およびランダム6を用いて処理が続行される。

50

【0118】

そして、ランダム3（大当り図柄決定用乱数）を生成するカウンタの値を+1する（ステップS108）。ランダム3を生成するカウンタの値が（最大値+1）になっている場合には（ステップS109）、カウンタ値を0に戻す（ステップS110）。なお、この実施の形態では、（最大値+1）は12である。

【0119】

次いで、CPU56は、ランダム3を生成するカウンタの値が初期値として保存されている値と一致したか否か確認する（ステップS111）。一致していなければ、カウンタ値はそのままである。一致していた場合には、ランダム7を抽出する（ステップS112）。すなわち、ランダム7を生成するためのカウンタのカウント値を入力する。そして、抽出された値を初期値として保存するとともに（ステップS113）、抽出された値を、ランダム3を生成するカウンタに設定する（ステップS114）。よって、この時点で、ランダム3を生成するカウンタの初期値が変更される。

10

【0120】

図17は、図16に示された判定用乱数更新処理によって変化するランダム1を生成するカウンタの値の一例を示す説明図である。この例では、ランダム1の最初の値は0になっている。また、最初は初期値として「0」が保存されているので、カウンタ値が「316」まで進み、そこで+1されて値が0に戻ると（ステップS101、S102、S103）、ステップS104の処理でカウンタ値が初期値と一致したことが検出される。すると、ステップS105の処理でランダム6が抽出される。なお、この時点は、図17においてAで示されている。さらに、大当り図柄を決定するためのランダム3の値が+1される。

20

【0121】

ここで、その時点のランダム6を生成するカウンタのカウント値が「19」であったとする。すると、ランダム6として「19」が抽出され、その値が保存されるとともに（ステップS106）、ランダム1を生成するカウンタにその値が設定される。従って、この時点から、ランダム1を生成するカウンタは、初期値「19」から歩進することになる。

【0122】

ランダム1を生成するカウンタの値が再び「19」になると、ステップS104の処理でカウンタ値が初期値と一致したことが検出される。すると、ステップS105の処理でランダム6が抽出される。なお、この時点は、図17においてBで示されている。その時点のランダム6を生成するカウンタのカウント値が「195」であったとする。すると、ランダム6として「195」が抽出され、その値が保存されるとともに（ステップS106）、ランダム1を生成するカウンタにその値が設定される。従って、この時点から、ランダム1を生成するカウンタは、初期値「195」から歩進する。また、大当り図柄を決定するためのランダム3の値が+1される。

30

【0123】

そして、ランダム1を生成するカウンタの値が再び「195」になると、ステップS104の処理でカウンタ値が初期値と一致したことが検出される。すると、ステップS105の処理でランダム6が抽出される。なお、この時点は、図17においてCで示されている。その時点のランダム6を生成するカウンタのカウント値が「x」であったとする。すると、ランダム6として「x」が抽出され、その値が保存されるとともに（ステップS106）、ランダム1を生成するカウンタにその値が設定される。従って、この時点から、ランダム1を生成するカウンタは、初期値「x」から歩進する。また、大当り図柄を決定するためのランダム3の値が+1される。

40

【0124】

その後周回が進んでいるときに電源断が生じたとする。ランダム1およびランダム6を生成するカウンタの値は、電源断中でも所定期間はその内容が保存されるように電源バックアップされている。図17に示す例では、カウント値「y」がランダム1を生成するカウンタの値として保存される。電源が復旧すると、図7に示されたステップS4の判断結果

50

が正常であればステップ S 5 の遊技状態復旧処理で遊技状態が電源断直前の状態に復旧される。また、ランダム 1 を生成するカウンタの値は保持されている。従って、図 17 に示すように、ランダム 1 を生成するカウンタの更新は、保存されていた値（この例では「y」）から続行される。

なお、図 17 において、星印（ ）は、カウンタ値が「3（低確率時の大当たり判定値）」となる位置を示している。

【0125】

以上のように、ランダム 1 を生成するカウンタの値が 1 周（317 カウント）する度に、カウント値として新たな初期値が設定され、以後、カウンタはその値から歩進していく。ランダム 1 を生成するカウンタすなわち大当たり決定用カウンタの初期値を決定するためのカウンタ（ランダム 6 を生成するためのカウンタ）は、CPU 56 が実行する遊技制御処理の余り時間（遊技制御処理が終了してから次にタイマ割込が発生するまでの時間）でカウントアップされている。そして、その余り時間は、遊技の進行状況に応じて異なるので、ランダムな期間になっている。その結果、生成されるランダム 6 の値もランダムな値になるので、大当たり決定用カウンタの初期値もランダムに変化する。

【0126】

つまり、大当たり決定用カウンタの値が 1 周する度に、ランダムな初期値からあらためてカウンタの歩進が始まる。すると、不正基板が主基板 31 に接続され、主基板 31 から出力される信号にもとづいて大当たり決定用カウンタ値更新タイミングが認識されたとしても、大当たり決定用カウンタ値が大当たり判定値になるタイミングをねらって不正な始動入賞信号を主基板 31 に送り込むことは困難になる。この実施の形態によれば、図 17 に星印で示されたように、大当たり決定用カウンタ値が大当たり判定値になるタイミングに規則性はなくランダムになっているからである。

【0127】

さらに、この実施の形態で特徴的なことは、大当たり図柄を決定するためのカウンタのカウント値（ランダム 3 を抽出するためのカウント値）が、ランダム 1 を生成するカウンタの値が 1 周（317 カウント）する度にカウントアップされるとともに、ランダム 3 を抽出するためのカウント値が 1 周（この例では 0 ~ 11）すると、初期値が変更されることである。このような制御によって、大当たりとすることが決定されたときに、停止図柄をランダムに発生させることができる。この実施の形態では停止図柄が図柄番号奇数の図柄である場合に確変状態に突入するので、結局、確変状態にするための条件をランダムに発生させることができることになる。

【0128】

また、この実施の形態では、大当たり決定用カウンタの値が 1 周する毎に大当たり図柄決定用カウンタの値が + 1 される。そして、そのような制御を行うことによって、例えば図柄が 12 種類あって、そのうちの半分（図柄番号奇数の分）の図柄を確変図柄とする場合、確変突入の確率は 1 / 2 になることが保証される。すなわち、確変状態にするための条件を偏りなく発生させることができる。

【0129】

周回が進んで、ランダム 1 を生成するカウンタの値が保存されている初期値と一致し、図 17 において D で示されている時点に達したとする。その時点で、ランダム 3 を生成するためのカウンタのカウント値が保存されている初期値と一致したとする（ステップ S 111）。すると、ランダム 7 が抽出され、その値が新たな初期値として保存されるとともに、ランダム 3 を生成するためのカウンタに設定される。

【0130】

この実施の形態では、大当たり図柄決定用乱数が、確変とするか否かを決定するための乱数としても使用されているが、そのような場合に限られず、確変とするか否かを決定するための乱数が、図柄決定のための乱数とは別に用意されていても、確変突入の確率を設計値通りに実現することができる。その場合には、大当たり決定用カウンタの値が 1 周する毎に、確変とするか否かを決定するための乱数を生成するためのカウンタの値が + 1 されると

10

20

30

40

50

ともに、確変とするか否かを決定するための乱数を生成するためのカウンタの値が保存されている初期値と一致すると、新たな初期値がカウンタに設定される。

【0131】

大当たりとするか否かを決定するための乱数を生成するためのカウンタが、従来通り2msに1回カウントアップされる場合には、大当たり図柄に偏りが生ずる可能性がある。また、確変とするか否かを決定するための乱数を生成するためのカウンタが、従来通り2msに1回カウントアップされる場合には、確変突入率が設計値通りにならない可能性がある。

【0132】

大当たり決定用乱数が大当たり判定値と一致するタイミングがばらつく結果、そのタイミングにおいて大当たり図柄決定用乱数の値が均等に発生すること、または、確変/非確変の決定のための乱数の値が均等に発生することが保証できないからである。また、2msに対する遊技制御処理の残余時間にあまりばらつきがない場合には、抽選の結果、確変図柄が連続的に発生してしまう等の可能性もある。

10

【0133】

しかし、この実施の形態では、大当たり決定用乱数が大当たり判定値と一致するタイミングにおいて全ての大当たり図柄決定用乱数の値が均等に生ずることが保証されている。従って、大当たり図柄の種類で確変/非確変を決定する場合には、大当たり図柄決定用乱数の値が均等に発生するので、確変が生ずる確率は設計値通りになる。また、確変/非確変の決定のための乱数が別個に用意されている場合でも、確変/非確変の決定のための乱数の値が均等に生じ、確変が生ずる確率が設計値通りになることが保証される。

20

【0134】

また、ランダム3を生成するためのカウンタのカウント値が1周する毎に初期値が変更されるので、長い期間でみると、ランダム1が大当たり判定値と一致した時点でのランダム3の値は、ランダムに生じていることになる。ランダム3を生成するためのカウンタの初期値を変更する制御がなされない場合には、ランダム3を生成するためのカウンタのカウント値は、ランダム1を生成するためのカウンタのが1周する毎に常に順序よくカウントアップしていく。すると、ランダム3の特定値を狙った遊技を行いやすくなる。例えば、図柄番号奇数の分の図柄を確変図柄とする遊技機では、ランダム3が偶数値(非確変に対応)である期間を狙いやすくなる。そして、その期間において遊技者が遊技を中断することによって、結果的にランダム3の奇数値を狙った遊技が行われ、遊技機の稼働率が低下する。しかし、この実施の形態では、所定の条件の成立に応じてランダム3を生成するためのカウンタの初期値がランダムに変更されるので、ランダム3の特定の値を狙うような行為を効果的に防止することができる。

30

【0135】

なお、この実施の形態では大当たり決定用カウンタの値が一周したらランダム3の値を+1したが、大当たり決定用カウンタの値が所定の複数周したらランダム3の値を+1するようにしてもよい。また、大当たり決定用カウンタの値についても1周したら初期値が変更されたが、所定の複数周したら初期値を変更するようにしてもよい。すなわち、大当たり決定用カウンタの値がN(N:自然数)周したら初期値が変更され、大当たり決定用カウンタの値がn(n:自然数)周したらランダム3の値が+1されるように遊技機を構成することができる。その場合、n=Nであってもよいし、n<Nであってもよい。

40

【0136】

また、大当たり図柄決定用カウンタや特別遊技状態決定用カウンタのカウント値が1周すると初期値が変更されるのではなく、カウント値が2以上のM(M:自然数)周したら初期値が変更されるようにしてもよい。ここで、MはNやnと同じ値であってもよいし異なる値であってもよい。また、この実施の形態のように大当たり図柄決定用カウンタや特別遊技状態決定用カウンタのカウント値は無限ループで更新され続けるように構成してもよいし、他の乱数を発生するためのカウンタの桁上げが生じた時点であってもよい。

【0137】

50

さらに、大当り図柄決定用カウンタと確変等にするか否かを決定するための特別遊技状態決定用カウンタとが別個のカウンタである場合、大当り決定用カウンタの値が n 周したら特別遊技状態決定用カウンタおよび大当り図柄決定用カウンタを $+1$ するように構成してもよい。しかし、特別遊技状態決定用カウンタのカウント値は大当り決定用カウンタの値が n 周したらカウントアップされ、特別遊技状態決定用カウンタのカウント値が m (m : 自然数) 周する毎に大当り図柄決定用カウンタを $+1$ するようにしてもよい。この場合、 m は N や n と同じ値であってもよいし異なる値であってもよい。そのような制御を行っても、大当り発生時に、特別遊技状態決定用カウンタのカウント値が均等に生ずること、および、大当り図柄決定用カウンタのカウント値が均等に生ずることが保証される。また、大当り図柄決定用カウンタと確変等にするか否かを決定するための特別遊技状態決定用カウンタとが別個のカウンタである場合でも、双方のカウンタが、大当り決定用カウンタの値が n 周したらカウントアップされるようにしてもよい。

10

【0138】

なお、大当り図柄決定用カウンタや特別遊技状態決定用カウンタの更新範囲(この例では $0 \sim 11$ の 12 カウント)と、大当り決定用カウンタ(特定遊技状態決定用カウンタ)の更新範囲(この例では $0 \sim 316$ の 317 カウント)とは互いに素であることが好ましい。互いに素であれば、この実施の形態のように双方についての初期値決定用カウンタの更新タイミングが同じであっても、初期値が同期しないからである。

【0139】

また、図18に示すように、ランダム6を発生するためのカウンタ(ランダム1初期値決定用カウンタ)は複数の部位で形成されている。図18に示す例では、上位バイトと下位バイトとの2バイト(2つの部位)で形成されている。なお、この実施の形態では、ランダム1初期値決定用カウンタは、大当り決定用カウンタとともに、電源バックアップされているRAM領域に形成されている。

20

【0140】

ランダム6を生成するためのカウンタすなわちランダム1の初期値を決定するためのカウンタ(ランダム1初期値決定用カウンタ)の更新処理は、図7に示されたメイン処理におけるステップS9で繰り返し実行される。すなわち、無限ループで実行される。図7に示されたステップS9のランダム1初期値決定用カウンタ更新処理は、割り込み余り時間で繰り返し実行される。2msの時間が経過すると、CPU56にタイマ割り込みがかかってCPU56はステップS12の遊技制御処理を開始する。そして、図10に示された遊技制御処理におけるステップS31でも実行される。

30

【0141】

図19は、ランダム1初期値決定用カウンタ更新処理の一例を示すフローチャートである。CPU56は、まず、ランダム1初期値決定用カウンタの下位バイトをレジスタAにロードする(ステップS131)。ランダム1初期値決定用カウンタは、基本回路53におけるRAM55中の2バイトの領域である。なお、レジスタAは、CPU56の内蔵レジスタであり1バイト構成である。

【0142】

そして、レジスタAにロードした8ビットの値を $+1$ し(ステップS132)、加算結果をランダム1初期値決定用カウンタの下位にセーブする(ステップS133)。また、桁上げ(FF(H)が $+1$ されたとき)が生じていた場合には、上位バイトの更新処理を行う。すなわち、ランダム1初期値決定用カウンタの上位バイトをレジスタAにロードし(ステップS135)、レジスタAにロードした8ビットの値を $+1$ し(ステップS136)、加算結果をランダム1初期値決定用カウンタの上位にセーブする(ステップS137)。

40

【0143】

さらに、ランダム1初期値決定用カウンタの値が 317 になったときには(ステップS141)、上位バイトおよび下位バイトのそれぞれにクリアデータ($=00(H)$)を設定する(ステップS142, S143)。以上のようにして、ランダム1初期値決定用カウ

50

ンタの値が + 1 される。

【 0 1 4 4 】

実施の形態 2 .

上記の実施の形態では、大当り決定用カウンタの初期値を決定するためのカウンタ（ランダム 1 初期値決定用カウンタ）および大当り図柄決定用カウンタの初期値を決定するためのカウンタ（ランダム 3 初期値決定用カウンタ）の値は、ランダム性を確保するために、遊技制御処理の余り時間でカウントアップされた。しかし、特定遊技状態決定用カウンタに関する初期値決定用カウンタを更新する更新手段および特別遊技状態決定用カウンタ（または大当り図柄決定用カウンタ）に関する初期値決定用カウンタを更新する更新手段は、初期値を決定するためのカウンタの値のランダム性が確保されればどのように構成されていてもよい。例えば、CPU 56 に 2 m s の割込信号とは同期しない信号が存在すれば、その信号にもとづいて初期値を決定するためのカウンタの値を更新してもよい。

10

【 0 1 4 5 】

図 20 は、CPU 56 の外部で発生されるクロック信号であってタイマ割込周期とは同期しないクロック信号が CPU 56 に入力されている例が示されている。図 20 に示された例では、発振回路 68 から周期 0 . 89 m s のクロック信号が CPU 56 の割込端子に入力されている。発振回路 68 は、CPU 56 とは別個の回路であるから、周期 0 . 89 m s のクロック信号は CPU 56 内部のタイマ割込の周期とは同期しない。

【 0 1 4 6 】

発振回路 68 からクロックが入力されると、CPU 56 は、図 21 に示す割込処理を行う。割込処理では、高速カウンタ 1 および高速カウンタ 2 の値が + 1 される（ステップ S 1 2 1）。そして、高速カウンタの値が 3 1 7 になったら（ステップ S 1 2 2）、0 に戻される（ステップ S 1 2 3）。高速カウンタ 1 は、特定遊技状態決定用カウンタに関する初期値決定用カウンタに相当する。また、高速カウンタ 2 は、特別遊技状態決定用カウンタ（または大当り図柄決定用カウンタ）に関する初期値決定用カウンタに相当する。

20

【 0 1 4 7 】

この実施の形態では、メイン処理は図 22 に示すように実行される。すなわち、ランダム 1 初期値決定用カウンタおよびランダム 3 初期値決定用カウンタの更新は図 21 に示された外部割込にもとづく割込処理で更新されるので、第 1 の実施の形態におけるメイン処理（図 7）で行われたランダム 1 初期値決定用カウンタ更新処理およびランダム 3 初期値決定用カウンタ更新処理（ステップ S 9 , S 1 3）は実行されない。また、この実施の形態では、遊技制御処理において、ランダム 1 初期値決定用カウンタ更新処理およびランダム 3 初期値決定用カウンタ更新処理（ステップ S 3 1 , S 3 3）は実行されない。

30

【 0 1 4 8 】

図 23 は、この実施の形態における判定用乱数更新処理を示すフローチャートである。図 23 に示すように、ランダム 1 を生成するカウンタの値が初期値として保存されている値と一致した場合には（ステップ S 1 0 4）、高速カウンタ 1 の値が抽出され（ステップ S 1 0 5 A）、その値が初期値として保存される（ステップ S 1 0 6）。また、ランダム 3 を生成するカウンタの値が初期値として保存されている値と一致した場合には（ステップ S 1 1 1）、高速カウンタ 2 の値が抽出され（ステップ S 1 1 2 A）、その値が初期値として保存される（ステップ S 1 1 3）。その他の処理は、第 1 の実施の形態の場合と同様である。

40

【 0 1 4 9 】

この実施の形態では、CPU 56 はタイマ割込の周期とは同期しないクロック信号にもとづいて大当り決定用カウンタの初期値および大当り図柄決定用カウンタの初期値を決定するが、クロック信号の周期がタイマ割込の周期とは同期しないことから、大当り決定用カウンタの歩進に対して高速カウンタのカウント値はランダムである。よって、大当り決定用カウンタおよび大当り図柄決定用カウンタの初期値もランダムになって、第 1 の実施の形態の場合と同様に、大当り決定用カウンタ値が大当り判定値になるタイミングをねらって不正な始動入賞信号を主基板 31 に送り込むことは困難になる。また、確変図柄をねら

50

った不正行為を行うことも困難になる。

【0150】

以上のように、上記の各実施の形態によれば、大当り決定用カウンタがN（N：自然数）周する毎にランダムに初期値が変更されるので、大当り決定用カウンタの値が大当り判定値と一致する時期はランダムになる。従って、外部においてその時期を予測することが困難になって、遊技機は、不正行為を受けにくいものとなる。また、大当り決定用カウンタの初期値は適宜変更されるものの、カウント値は各初期値から1周または複数周歩進し、かつ、ランダム1初期値決定用カウンタの範囲は大当り決定用カウンタの範囲と同じなので、大当り発生確率が変化してしまうことはない。

【0151】

そして、ランダム1を生成するためのカウンタ（大当り決定用カウンタ）およびランダム1初期値決定用カウンタが形成されているRAMが電源バックアップされているので、大当り決定用カウンタ等は、電源断後の電源復旧時に、電源断時のカウント値を保持していることになる。すなわち、電源復旧時に、電源断時のカウント値からカウントが続行されることになる。従って、電源断等から復旧して遊技が再開された場合に、外部で大当り決定用カウンタの値を捕捉することがより困難になるので、不正基板等を用いて大当りタイミングを予測することがより困難になる。

【0152】

上記の実施の形態では、ランダム1初期値決定用カウンタが電源バックアップされているので、電源復旧後に最初に大当り決定用カウンタに設定される初期値として、電源が断したときの値が用いられる。すなわち、ランダム1初期値決定用カウンタについても、電源断時と電源復旧時とで連続性が保たれる。ただし、大当り決定用カウンタとランダム1初期値決定用カウンタの双方または一方が、電源バックアップされているRAMに形成されていなくてもよい。また、大当り図柄決定用カウンタやランダム3初期値決定用カウンタ等についても、電源断時と電源復旧時とで連続性を保つために、電源バックアップされているRAMに形成されていてもよい。特別遊技状態決定用カウンタが別に設けられている場合には、そのカウンタが電源バックアップされているRAMに形成されていてもよい。

【0153】

また、ランダム1初期値決定用カウンタは2バイト構成であって、それぞれの値が更新されることになるので、ランダム性はより向上している。なお、第1の実施の形態（実施の形態1）では内部タイマ割込に応じて、遊技制御処理が開始されたが、すなわち、前回のタイマ割込にもとづく処理の余り期間が終了したが、CPU56の外部から定期的に入力されるリセット信号に応じて余り期間が終了するように構成されている場合には、例えば図18に示されたステップS135の処理の直後に余り期間が終了するようなときには下位バイトのみが更新され上位バイトが更新されないので、カウント値の連続性が途切れてさらにランダム性が増すことになる。

【0154】

また、停電発生NMI処理（電力供給停止時処理）において、少なくとも大当り決定用カウンタの値を含むRAMの値が確実に保存されるような処理が行われるが、その処理は、最も優先度が高いNMI（マスク不能割込）にもとづいて実行される。従って、電源電圧が所定値以下になったときに確実に大当り決定用カウンタの値等を保存するための処理が実行される。

【0155】

さらに、大当り決定用カウンタの初期値を決めるためのカウンタ（ランダム1初期値決定用カウンタ）は、図7等々に示されたように無限ループ（ステップS8～S10のループ）で更新されるとともに、図10に示されたように遊技制御処理でも更新される。従って、所定期間（例えば2ms）に1回は更新されることが保証される。

【0156】

また、上記の各実施の形態では、特別遊技状態として所定の条件が成立すると「大当り」が生ずる可能性が高まる確変状態を例にしたが、所定の条件が成立すると可変表示部にお

10

20

30

40

50

ける可変表示時間（変動時間）が短縮される時短状態等の他の特別遊技状態を使用する遊技機であっても本発明を適用できる。さらに、特別遊技状態として複数の態様（例えば、時短回数の種類が複数）がある遊技機についても本発明を適用できる。すなわち、特別遊技状態を発生させることになるタイミングのランダム性が向上しているので、例えば特別遊技状態のうちの最も有利な状態を狙うような不正行為が防止される。

【0157】

なお、上記の各実施の形態の遊技機、すなわち図1の正面図に示されたパチンコ遊技機は、始動入賞にもとづいて可変表示部9に可変表示される特別図柄の停止図柄が所定の図柄の組み合わせになると所定の遊技価値が遊技者に付与可能になる第1種パチンコ遊技機であったが、始動入賞にもとづいて開放する電動役物の所定領域への入賞があると所定の遊技価値が遊技者に付与可能になる第2種パチンコ遊技機や、始動入賞にもとづいて可変表示される図柄の停止図柄が所定の図柄の組み合わせになると開放する所定の電動役物への入賞があると所定の権利が発生または継続する第3種パチンコ遊技機であっても、本発明を適用できる。さらに、パチンコ遊技機に限られず、遊技者に有利な遊技状態に変化可能であり、さらにより有利な遊技状態も備えた遊技機であれば本発明を適用できる。

【0158】

また、可変表示部9の実現手段はいかなるものでもよく、例えば、CRTやLED等の表示器によって実現することができるし、ドラム式やベルト式の可変表示装置を用いてもよい。

【0159】

また、上記の各実施の形態では、抽出された各乱数の値をそのまま用いて、大当たり判定を行ったり、大当たり決定用カウンタの初期値を変更したり周回数を変更したりした。しかし、抽出された乱数を用いて、各乱数値に応じた各数値があらかじめ設定されているテーブルの内容を検索し、テーブルから検索された数値を用いて、大当たり判定、大当たり決定用カウンタの初期値の変更、大当たり決定用カウンタの周回数の決定などを行ってもよい。

【0160】

【発明の効果】

以上のように、本発明によれば、遊技機を、特定遊技状態とするか否かを定めるための特定遊技状態決定用カウンタの値を更新しその初期値を所定周回毎に変更する遊技機であって、あらかじめ定められた時間毎に起動される遊技制御処理を実行する遊技制御用マイクロコンピュータを含む遊技制御手段と、特定遊技状態決定用カウンタの更新範囲と同じ更新範囲で更新され、特定遊技状態決定用カウンタの初期値の決定に用いる初期値決定用カウンタと、電力供給停止時からバックアップ電源から電力供給されている期間は初期値決定用カウンタの値を含む記憶内容を保持する記憶手段と、遊技球が入賞領域に入賞したことを検出し、賞球を払い出すために遊技制御用マイクロコンピュータに検出出力する遊技球検出スイッチと、交流電源からの交流電圧を直流電圧に変換する整流手段と、整流手段によって変換された直流電圧から該直流電圧よりも低い電圧であって遊技機で用いられる遊技球検出スイッチに供給される直流電圧および遊技球検出スイッチに供給される直流電圧よりもさらに低い電圧であって遊技制御用マイクロコンピュータの駆動電源である直流電圧を生成する直流電圧生成手段と、遊技球検出スイッチに供給される直流電圧よりも高い電圧であって整流手段によって交流から直流に変換された直流電圧を監視し、該監視している直流電圧が遊技球検出スイッチに供給される直流電圧よりも高い所定電圧に低下したことを検出したときに検出信号を出力する電源監視手段とを備え、遊技制御手段は、初期値決定用カウンタの更新処理を無限ループ内で行うメイン処理を実行するとともに、該メイン処理での初期値決定用カウンタの更新処理とは起動タイミングが異なりあらかじめ定められた時間毎に起動される遊技制御処理内でも初期値決定用カウンタの更新処理を実行し、電源監視手段からの検出信号により、記憶手段に保持されている保持データについてチェックデータを演算して記憶手段に保存させる処理を含む電力供給停止時処理を実行する電力供給停止時処理実行手段と、電力供給復旧時に、記憶手段に保持されているチェックデータにもとづいて当該記憶手段に保持されたデータの記憶内容が正常であるか否か

を判定し、判定結果が正常であるときには、記憶手段に保持されている保持データを用いて、遊技状態を電源断直前の状態に復旧させる遊技状態復旧処理を実行するとともに、電力供給復旧後に、記憶手段に記憶されていた電力供給停止の際の初期値決定用カウンタの値を使用し、判定結果が正常でないときには記憶手段の初期化を行う初期化処理を実行する電力供給復旧時処理実行手段とを備え、電力供給停止の際の特定遊技状態決定用カウンタの値を記憶手段に記憶しておき、電力供給復旧時には記憶されている値から更新処理を続行する構成としたので、所定の起動タイミングに同期して遊技制御手段から出力される各種信号を観測しても、特定遊技判定用の数値が判定値と一致するタイミングを推測することはできなくなり、その結果、外部から大当りを不正に発生させるための信号を与えることができなくなって、不正遊技行為を効果的に防止できるとともに、不足の電源断等が生じて状態復帰のためのデータが保存されるので、遊技者に不利益を与えないようにすることができる効果がある。また、特定遊技状態決定用カウンタの初期値のランダム性が向上し、その結果、不正遊技行為をより効果的に防止できる。さらに、正常なバックアップデータにもとづく遊技状態復旧制御を行うことができるとともに、正常にバックアップされなかったデータにもとづく復旧処理の実行を防止することができる。また、電源断時と電源復旧時とで初期値決定用カウンタの値の連続性も保たれる効果がある。さらに、遊技制御手段が、電力供給停止の際の特定遊技状態決定用カウンタの値を記憶しておき、電力供給復旧時には記憶されている値から更新処理を続行するように構成されているので、電源断等からの復旧時に、不正基板等を用いて大当りタイミングを予測することがより困難になる。また、特定遊技状態決定用カウンタの更新範囲と初期値決定用カウンタの更新範囲とが同じであるように構成されているので、特定遊技状態に移行する確率が変化しない効果がある。

10

20

【0166】

遊技制御処理がタイマ割込に応じて起動されるように構成されている場合には、遊技制御処理の全てが確実に実行される効果がある。

【0167】

タイマ割込の発生周期は遊技制御処理に要する時間よりも長いように構成されている場合には、次のタイマ割込発生までの余り時間が確実に確保され、余り時間で初期値決定用カウンタの更新処理を行えばカウンタ値のランダム性が向上する。

【0168】

初期値決定用カウンタが複数の部位からなり、遊技制御手段が初期値決定用カウンタの各部位をそれぞれ更新するように構成されている場合には、ランダム性がより向上する効果がある。

30

【0169】

遊技制御手段が電力供給が停止する際に割り込みを契機として所定の電力供給停止時処理を行い、電力供給停止時処理中は記憶手段へのアクセスを禁止するように構成されている場合には、電源電圧が低下していくことに伴って生ずる可能性がある異常動作に起因する記憶手段の内容破壊等を確実に防止することができ、その後の電源投入時に復旧される記憶手段の保存データを確実に保護することができる。

【0171】

電力供給が停止する際に発生する割り込みは優先度が最も高い割り込みである場合には、電力供給が停止するときに確実に大当り決定用カウンタの値等を保存するための処理が実行される効果がある。

40

【図面の簡単な説明】

【図1】パチンコ遊技機を正面からみた正面図である。

【図2】パチンコ遊技機の機構板を背面からみた背面図である。

【図3】パチンコ遊技機の遊技盤を背面からみた背面図である。

【図4】主基板の構成例を示すブロック図である。

【図5】電源監視および電源バックアップのためのCPU周りの一構成例を示すブロック図である。

50

【図 6】電源基板の一構成例を示すブロック図である。

【図 7】主基板における CPU が実行するメイン処理の例を示すフローチャートである。

【図 8】2 ms タイマ割込処理の例を示すフローチャートである。

【図 9】各乱数を示す説明図である。

【図 10】遊技制御処理の例を示すフローチャートである。

【図 11】停電発生 NMI 処理の例を示すフローチャートである。

【図 12】打球が始動入賞口に入賞したことを判定する処理を示すフローチャートである。

。

【図 13】図柄を決定する処理を示すフローチャートである。

【図 14】当たり判定の処理を示すフローチャートである。

10

【図 15】特別図柄プロセス処理を示すフローチャートである。

【図 16】第 1 の実施の形態における判定用乱数更新処理を示すフローチャートである。

【図 17】当たり決定用カウンタの歩進の例を示す説明図である。

【図 18】当たり決定用カウンタおよびランダム 1 初期値決定用カウンタの構成例を示す説明図である。

【図 19】ランダム 1 初期値決定用カウンタ更新処理の一例を示すフローチャートである。

。

【図 20】2 ms タイマ割込とは同期しないクロック信号が CPU に入力される例を示すブロック図である。

【図 21】2 ms タイマ割込とは同期しないクロック信号にもとづく割込処理を示すフローチャートである。

20

【図 22】第 2 の実施の形態におけるメイン処理を示すフローチャートである。

【図 23】第 2 の実施の形態における判定用乱数更新処理を示すフローチャートである。

【符号の説明】

3 1 主基板

5 3 基本回路

5 4 ROM

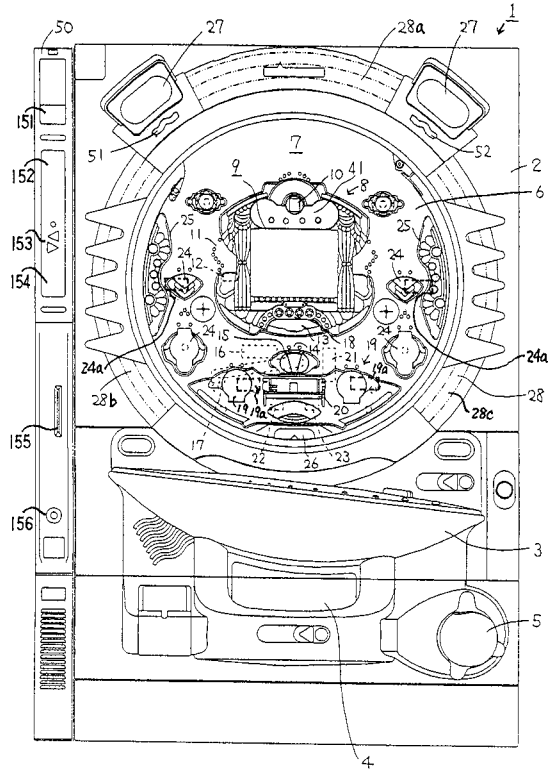
5 5 RAM

5 6 CPU

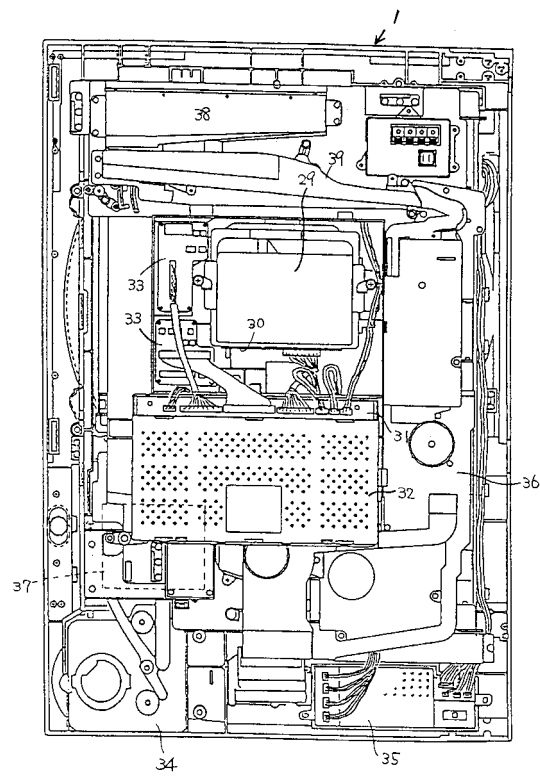
5 7 I/Oポート

30

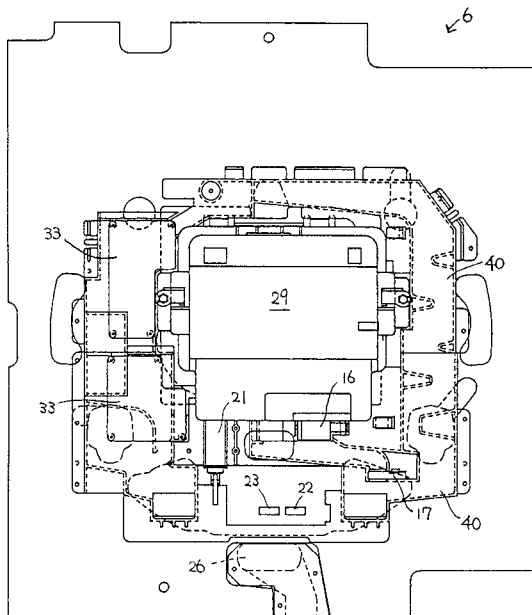
【図 1】



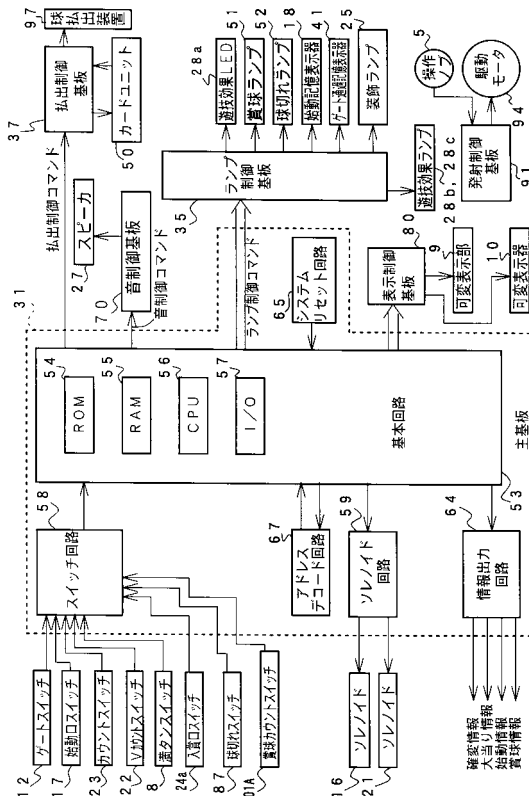
【図 2】



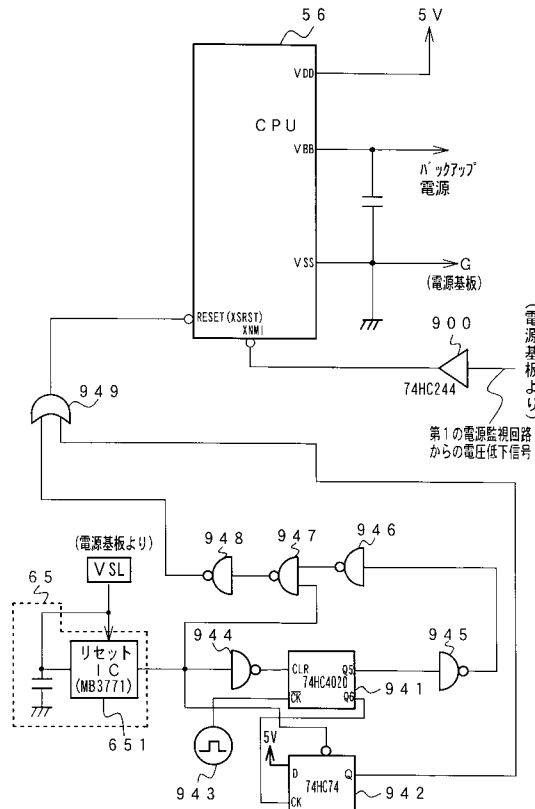
【図 3】



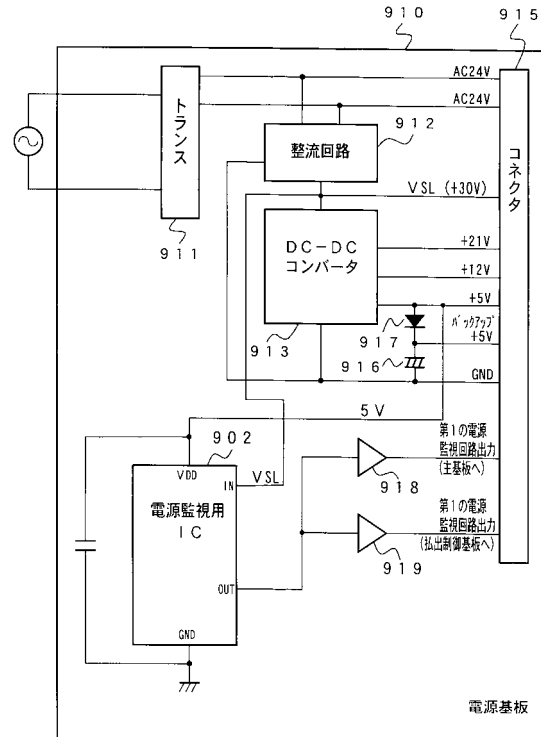
【図 4】



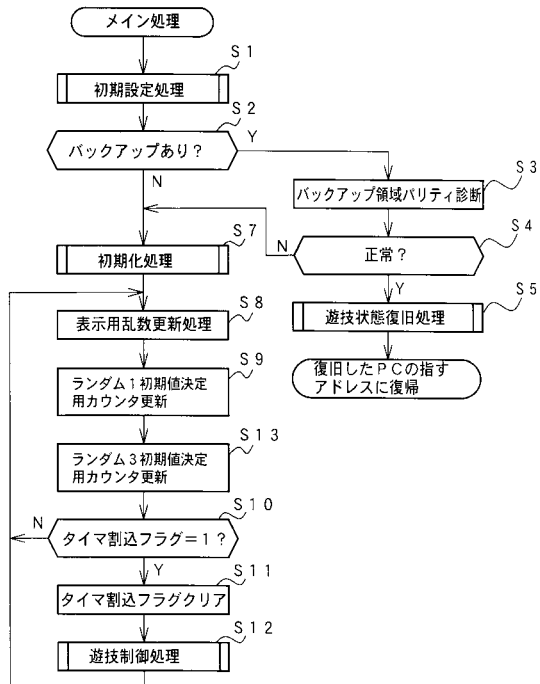
【図 5】



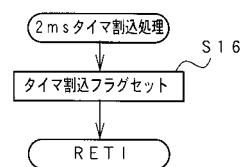
【図 6】



【図 7】



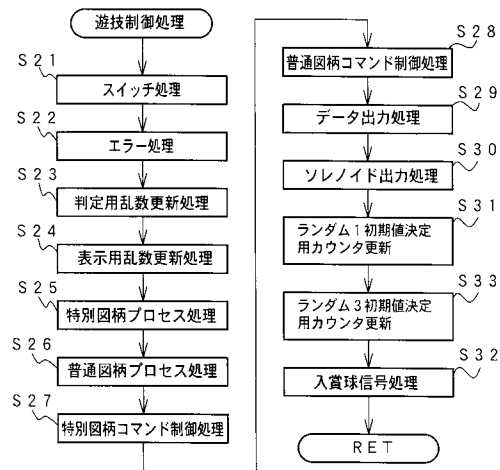
【図 8】



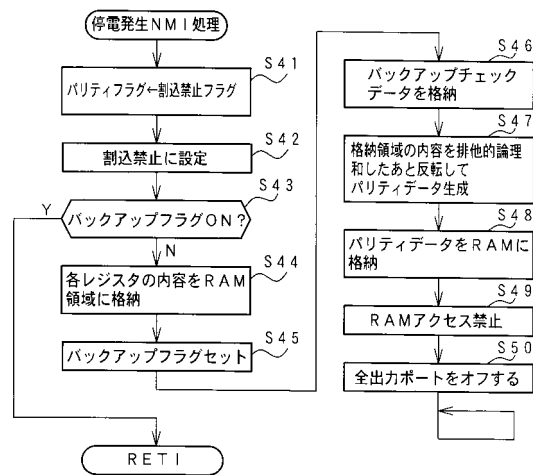
【図 9】

ランダム	範囲	用途	加算
1	0~316	大当り決定用	0.002秒毎に1ずつ加算
2-1 (左)	0~11	はずれ図柄決定用	0.002秒毎および割り込み処理 余り時間に1ずつ加算
2-2 (中)	0~11		ランダム2-1の桁上げごとに 1ずつ加算
2-3 (右)	0~11		ランダム2-2の桁上げごとに 1ずつ加算
3	0~11	大当り図柄決定用	ランダム1の桁上げ毎に1ずつ加算
4	0~1530	リーチ判定用	0.002秒毎および割り込み処理 余り時間に1ずつ加算
5	0~19	リーチ種類決定用	0.002秒毎および割り込み処理 余り時間に1ずつ加算
6	0~316	ランダム1初期値決定用	0.002秒毎および割り込み処理 余り時間に1ずつ加算
7	0~11	ランダム3初期値決定用	0.002秒毎および割り込み処理 余り時間に1ずつ加算

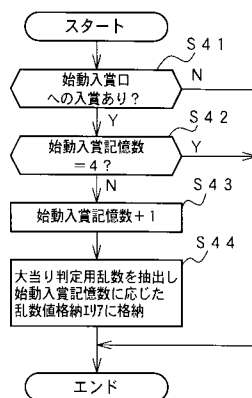
【図 10】



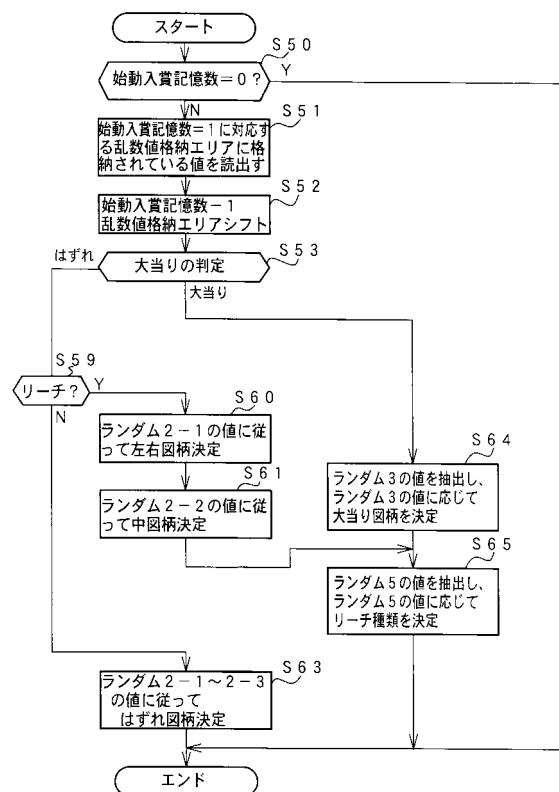
【図 11】



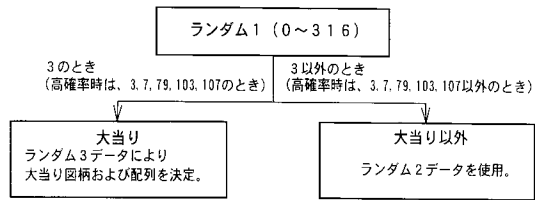
【図 12】



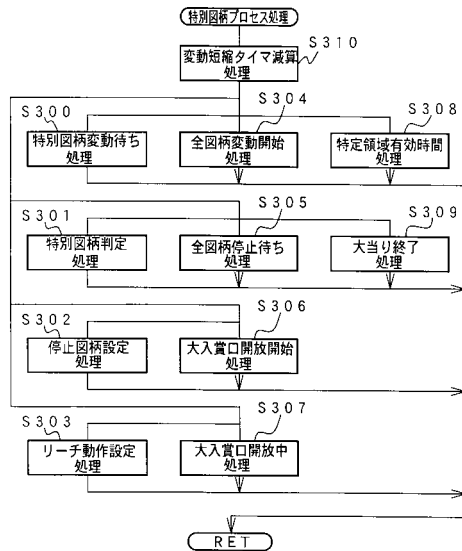
【図 13】



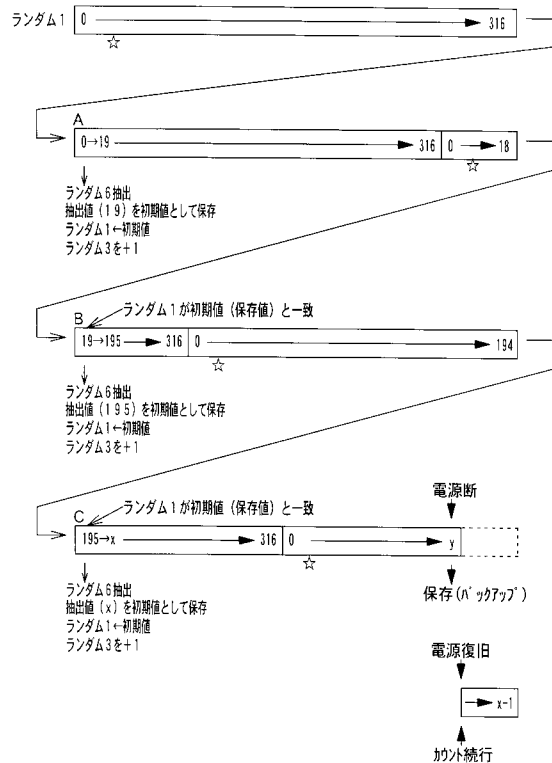
【図14】



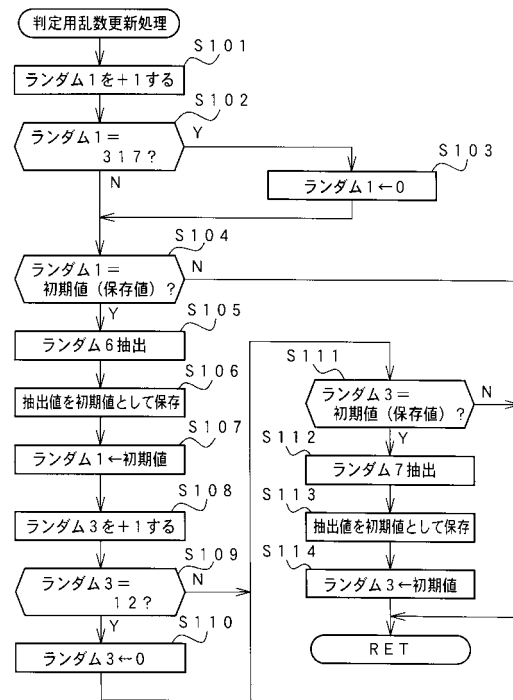
【図15】



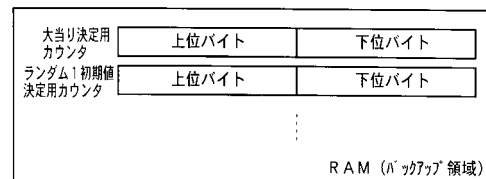
【図17】



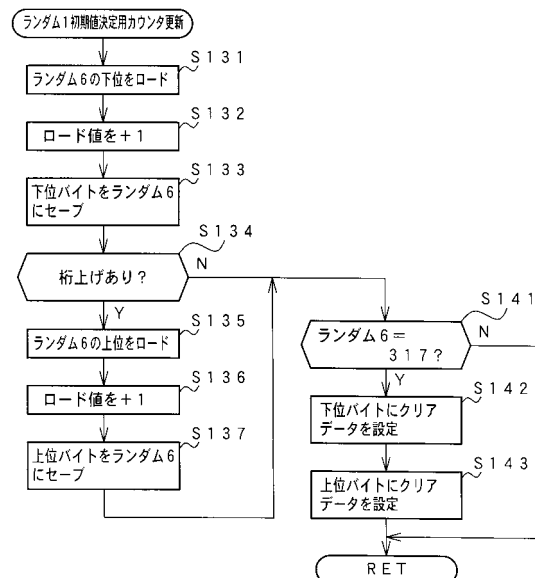
【図16】



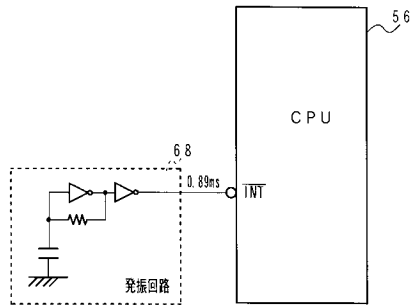
【図18】



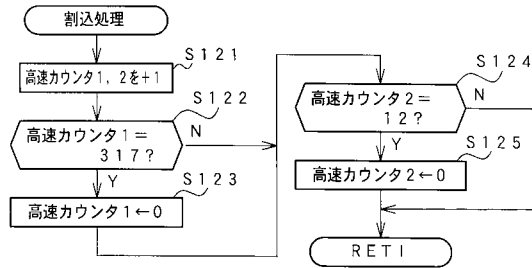
【図19】



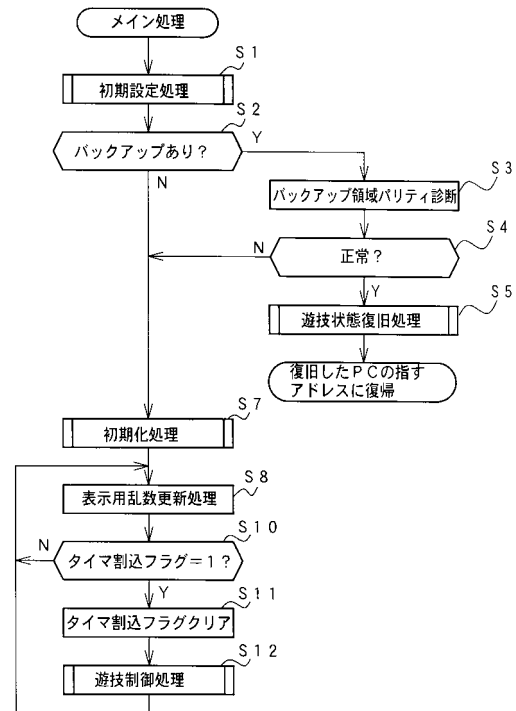
【図 20】



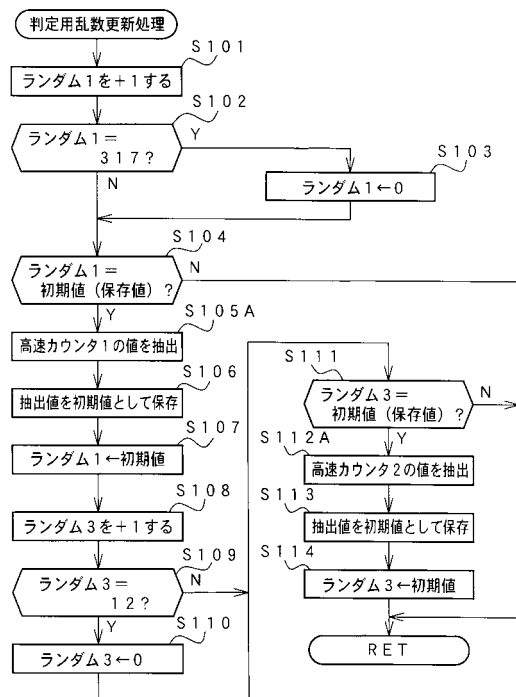
【図 21】



【図 22】



【図 23】



フロントページの続き

(72)発明者 福田 隆
群馬県桐生市境野町6丁目460番地 株式会社三共内

審査官 土屋 保光

(56)参考文献 特開平11-070252(JP,A)
特開平10-260912(JP,A)
実開平04-067733(JP,U)

(58)調査した分野(Int.Cl.⁷, DB名)
A63F 7/02
G06F 1/00 330 - 335
G06F 1/00 341