

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】令和3年5月6日(2021.5.6)

【公表番号】特表2020-517193(P2020-517193A)

【公表日】令和2年6月11日(2020.6.11)

【年通号数】公開・登録公報2020-023

【出願番号】特願2019-556215(P2019-556215)

【国際特許分類】

H 04 W 28/10 (2009.01)

H 04 L 29/08 (2006.01)

H 04 W 8/24 (2009.01)

【F I】

H 04 W 28/10

H 04 L 13/00 307

H 04 W 8/24

【手続補正書】

【提出日】令和3年3月23日(2021.3.23)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

ワイヤレス通信のための装置であって、

ワイヤレスノードから、前記ワイヤレスノードにあるメモリを指定する1つまたは複数のパラメータと、前記ワイヤレスノードにある前記メモリ中の空きメモリ空間の量の指示とを受信するように構成されたインターフェースと、

空きメモリ空間の前記量の前記指示と前記1つまたは複数のパラメータとに基づいて、前記ワイヤレスノードに送信されるべきデータユニットの数を決定するように構成された処理システムと、

を備え、

前記インターフェースは、前記ワイヤレスノードへの送信のためにデータユニットを出力するようにさらに構成され、前記ワイヤレスノードへの送信のために出力される前記データユニットの数はデータユニットの前記決定された数に等しい、装置。

【請求項2】

前記インターフェースは、空きメモリ空間の前記量の前記指示を備えるロック確認応答フレームを受信するようにさらに構成された、請求項1に記載の装置。

【請求項3】

前記インターフェースは、前記ワイヤレスノードへの送信のためにロック確認応答の要求を出力するようにさらに構成され、前記ロック確認応答フレームは、前記ロック確認応答の要求の後に受信される、請求項2に記載の装置。

【請求項4】

前記装置によって送信請求されない前記ロック確認応答フレームが受信される、請求項2に記載の装置。

【請求項5】

前記データユニットの各々は、媒体アクセス制御(MAC)プロトコルデータユニット(MPDU)である、請求項1に記載の装置。

【請求項 6】

前記インターフェースは、

前記ワイヤレスノードへの送信のために追加ブロック確認応答（ADD BA）要求を出力することと、前記ADD BA要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求する、

前記ワイヤレスノードから、前記ADD BA要求を出力した後に、前記1つまたは複数のパラメータを備えるADD BA応答を受信すること、

を行うようにさらに構成された、請求項1に記載の装置。

【請求項 7】

前記ワイヤレスノードにある前記メモリは、複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含むか、または单一のデータユニットが前記複数のバッファのうちの2つ以上のバッファ間で分割され得るかどうかを示すパラメータを含む、請求項1に記載の装置。

【請求項 8】

ワイヤレス通信のための装置であって、

ワイヤレスノードへの送信のために1つまたは複数のパラメータを出力するように構成されたインターフェースと、前記1つまたは複数のパラメータはメモリを指定する、

前記メモリ中の空きメモリ空間の量を計算するように構成された処理システムと、を備え、

前記インターフェースは、前記ワイヤレスノードへの送信のために空きメモリ空間の前記量の指示を出力するようにさらに構成される、

装置。

【請求項 9】

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、請求項1または8に記載の装置。

【請求項 10】

前記処理システムは、空きメモリ空間の前記量の前記指示を備えるブロック確認応答フレームを生成するようにさらに構成され、

前記インターフェースは、前記ワイヤレスノードへの送信のために前記ブロック確認応答フレームを出力するようにさらに構成された、請求項8に記載の装置。

【請求項 11】

空きメモリ空間の前記量の前記指示は、前記ブロック確認応答フレームの受信機バッファ容量（RBUF CAP）フィールド中にある、請求項2または10に記載の装置。

【請求項 12】

前記インターフェースは、前記ワイヤレスノードからブロック確認応答の要求を受信するようにさらに構成され、

前記処理システムは、前記ブロック確認応答の要求に応答して、前記ブロック確認応答フレームを生成するようにさらに構成された、請求項10に記載の装置。

【請求項 13】

前記処理システムは、前記ワイヤレスノードによって送信請求されない前記ブロック確認応答フレームを生成するように構成された、請求項10に記載の装置。

【請求項 14】

前記インターフェースは、前記ワイヤレスノードから追加ブロック確認応答（ADD BA）要求を受信するようにさらに構成され、前記ADD BA要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求し、

前記処理システムは、前記ADD BA要求に応答して、ADD BA応答を生成するようにさらに構成され、ここにおいて、前記ADD BA応答は、前記1つまたは複数のパラメータを備え、

前記インターフェースは、前記ワイヤレスノードへの送信のために前記ADD BA応答

を出力するようにさらに構成された、請求項8に記載の装置。

【請求項 15】

前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含むか、または单一のデータユニットが前記複数のバッファのうちの2つ以上のバッファ間で分割され得るかどうかを示すパラメータを含む、請求項8に記載の装置。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0 1 3 7

【補正方法】変更

【補正の内容】

【0 1 3 7】

[00150]特許請求の範囲は、上記で示された厳密な構成および構成要素に限定されないことを理解されたい。上記で説明された方法および装置の構成、動作および詳細において、特許請求の範囲から逸脱することなく、様々な改変、変更および変形が行われ得る。

以下に、本願の出願当初の特許請求の範囲に記載された発明を付記する。

[C 1]

ワイヤレス通信のための装置であって、

ワイヤレスノードから、前記ワイヤレスノードにあるメモリを指定する1つまたは複数のパラメータと、前記ワイヤレスノードにある前記メモリ中の空きメモリ空間の量の指示とを受信するように構成されたインターフェースと、

空きメモリ空間の前記量の前記指示と前記1つまたは複数のパラメータとに基づいて、前記ワイヤレスノードに送信されるべきデータユニットの数を決定するように構成された処理システムと、

を備え、

前記インターフェースは、前記ワイヤレスノードへの送信のためにデータユニットを出力するようにさらに構成され、前記ワイヤレスノードへの送信のために出力される前記データユニットの数はデータユニットの前記決定された数に等しい、装置。

[C 2]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、C 1に記載の装置。

[C 3]

前記インターフェースは、空きメモリ空間の前記量の前記指示を備えるロック確認応答フレームを受信するようにさらに構成された、C 1に記載の装置。

[C 4]

空きメモリ空間の前記量の前記指示は、前記ロック確認応答フレームの受信機バッファ容量 (R B U F C A P) フィールド中にある、C 3に記載の装置。

[C 5]

前記インターフェースは、前記ワイヤレスノードへの送信のためにロック確認応答の要求を出力するようにさらに構成され、前記ロック確認応答フレームは、前記ロック確認応答の要求の後に受信される、C 3に記載の装置。

[C 6]

前記装置によって送信請求されない前記ロック確認応答フレームが受信される、C 3に記載の装置。

[C 7]

前記データユニットの各々は、媒体アクセス制御 (M A C) プロトコルデータユニット (M P D U) である、C 1に記載の装置。

[C 8]

前記インターフェースは、

前記ワイヤレスノードへの送信のために追加ブロック確認応答(ADD BA)要求を出力することと、前記ADD BA要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求する、

前記ワイヤレスノードから、前記ADD BA要求を出力した後に、前記1つまたは複数のパラメータを備えるADD BA応答を受信することと、
を行うようにさらに構成された、C 1に記載の装置。

[C 9]

前記ADD BA要求は、データトラフィックを識別するトラフィック識別子を含み、前記データユニットは、前記識別されたデータトラフィックの部分である、C 8に記載の装置。

[C 10]

前記インターフェースは、
前記ワイヤレスノードから、前記1つまたは複数のパラメータを備える追加トラフィック(ADD TS)要求を受信することと、

前記ワイヤレスへの送信のためにADD TS応答を出力することと、前記ADD TS応答は、前記ADD TS要求を確認応答する、
を行うようにさらに構成された、C 1に記載の装置。

[C 11]

前記ワイヤレスノードにある前記メモリは、複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含む、C 1に記載の装置。

[C 12]

前記1つまたは複数のパラメータは、複数の異なるメモリタイプのためのパラメータを含む、C 1に記載の装置。

[C 13]

前記複数の異なるメモリタイプは、先入れ先出し方式(FIFO)メモリとバッファメモリとを含む、C 12に記載の装置。

[C 14]

前記インターフェースは、前記複数の異なるメモリタイプのうちの1つを示すインジケータを受信するようにさらに構成され、

前記処理システムは、前記複数の異なるメモリタイプのうちの前記示された1つにも基づいて、前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定するように構成された、C 12に記載の装置。

[C 15]

前記インターフェースは、ブロック確認応答中で前記複数の異なるメモリタイプのうちの前記1つを示す前記インジケータを受信するように構成された、C 14に記載の装置。

[C 16]

前記インターフェースは、複数のトラフィック識別子を受信するようにさらに構成され、前記トラフィック識別子の各々が、それぞれのデータトラフィックを識別し、

前記インターフェースは、前記識別されたデータトラフィックのうちの少なくとも1つを使用した送信のために前記データユニットを出力するようにさらに構成された、C 1に記載の装置。

[C 17]

前記ワイヤレスノードにある前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、単一のデータユニットが2つ以上の前記複数のバッファの間で分割され得るかどうかを示すパラメータを含む、C 1に記載の装置。

[C 18]

前記インターフェースは、前記ワイヤレスノードの1つまたは複数の能力を示す能力要素を受信するように構成され、

前記処理システムは、前記1つまたは複数の示された能力にも基づいて、前記ワイヤレ

スノードに送信されるべきデータユニットの前記数を決定するように構成された、C 1 に記載の装置。

[C 1 9]

前記インターフェースは、追加ブロック確認応答の応答が、ブロック確認応答セッションを要求する追加ブロック確認応答の要求によって送信請求されない場合、0 に設定されたダイアログトークンを含む前記追加ブロック確認応答の応答を受信するようにさらに構成され、

前記処理システムは、前記ダイアログトークンが0に設定される場合、前記ブロック確認応答の応答の1つまたは複数のパラメータを無視するようにさらに構成され、ここにおいて、前記1つまたは複数のパラメータは、前記ブロック確認応答セッションに関連付けられる、C 1 に記載の装置。

[C 2 0]

前記インターフェースは、

前記ワイヤレスノードにある空きメモリ空間の別の量、

前記ワイヤレスノードにある前記メモリにおいて利用可能な空間がないこと、または

最大長を有する集約データユニットのために前記ワイヤレスノードにある前記メモリ中に十分な空間があること、

を示す別の指示を受信するようにさらに構成され、

前記処理システムは、前記別の指示にも基づいて、前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定するように構成された、C 1 に記載の装置。

[C 2 1]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み

空きメモリ空間の前記別の量の前記指示は、前記メモリユニットに関して与えられる、C 2 0 に記載の装置。

[C 2 2]

ワイヤレス通信のための方法であって、

ワイヤレスノードから、前記ワイヤレスノードにあるメモリを指定する1つまたは複数のパラメータを受信することと、

前記ワイヤレスノードから、前記ワイヤレスノードにある前記メモリ中の空きメモリ空間の量の指示を受信することと、

空きメモリ空間の前記量の前記指示と前記1つまたは複数のパラメータとに基づいて、前記ワイヤレスノードに送信されるべきデータユニットの数を決定することと、

前記ワイヤレスノードへの送信のためにデータユニットを出力することと、ここにおいて、前記ワイヤレスノードへの送信のために出力される前記データユニットの数はデータユニットの前記決定された数に等しい、

を備える、方法。

[C 2 3]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、C 2 2 に記載の方法。

[C 2 4]

空きメモリ空間の前記量の前記指示を備えるブロック確認応答フレームを受信することをさらに備える、C 2 2 に記載の方法。

[C 2 5]

空きメモリ空間の前記量の前記指示は、前記ブロック確認応答フレームの受信機バッファ容量 (R B U F C A P) フィールド中にある、C 2 4 に記載の方法。

[C 2 6]

前記ワイヤレスノードへの送信のためにブロック確認応答の要求を出力すること、ここ

において、前記ブロック確認応答フレームは、ブロック確認応答の要求の後に受信される、をさらに備える、C 2 4 に記載の方法。

[C 2 7]

送信請求されない前記ブロック確認応答フレームが受信される、C 2 4 に記載の方法。

[C 2 8]

前記データユニットの各々は、媒体アクセス制御（M A C）プロトコルデータユニット（M P D U）である、C 2 2 に記載の方法。

[C 2 9]

前記ワイヤレスノードへの送信のために追加ブロック確認応答（A D D B A）要求を出力することと、前記A D D B A要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求する。

前記ワイヤレスノードから、前記A D D B A要求を出力した後に、前記1つまたは複数のパラメータを備えるA D D B A応答を受信することと、

をさらに備える、C 2 2 に記載の方法。

[C 3 0]

前記A D D B A要求は、データトラフィックを識別するトラフィック識別子を含み、前記データユニットは、前記識別されたデータトラフィックの部分である、C 2 9 に記載の方法。

[C 3 1]

前記ワイヤレスノードから、前記1つまたは複数のパラメータを備える追加トラフィック（A D D T S）要求を受信することと、

前記ワイヤレスへの送信のためにA D D T S応答を出力することと、前記A D D T S応答は、前記A D D T S要求を確認応答する、

をさらに備える、C 2 2 に記載の方法。

[C 3 2]

前記ワイヤレスノードにある前記メモリは、複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含む、C 2 2 に記載の方法。

[C 3 3]

前記1つまたは複数のパラメータは、複数の異なるメモリタイプのためのパラメータを含む、C 2 2 に記載の方法。

[C 3 4]

前記複数の異なるメモリタイプは、先入れ先出し方式（F I F O）メモリとバッファメモリとを含む、C 3 3 に記載の方法。

[C 3 5]

前記複数の異なるメモリタイプのうちの1つを示すインジケータを受信することをさらに備え、前記ワイヤレスノードに送信されるべきデータユニットの前記数の前記決定は、前記複数の異なるメモリタイプのうちの前記示された1つにも基づく、C 3 3 に記載の方法。

[C 3 6]

前記複数の異なるメモリタイプのうちの前記1つを示す前記インジケータを備えるブロック確認応答を受信することをさらに備える、C 3 5 に記載の方法。

[C 3 7]

複数のトラフィック識別子を受信することをさらに備え、前記トラフィック識別子の各々は、それぞれのデータトラフィックを識別し、

送信のために前記1つまたは複数のデータユニットを出力することは、前記データトラフィックのうちの少なくとも1つを使用した送信のために前記1つまたは複数のデータユニットを出力することを備える、

C 2 2 に記載の方法。

[C 3 8]

前記ワイヤレスノードにある前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、单一のデータユニットが2つ以上の前記複数のバッファの間で分割され得るかどうかを示すパラメータを含む、C 2 2に記載の方法。

[C 3 9]

前記ワイヤレスノードの1つまたは複数の能力を示す能力要素を受信すること、をさらに備え、

前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定することは、前記1つまたは複数の示された能力にも基づく、
をさらに備える、C 2 2に記載の方法。

[C 4 0]

追加ブロック確認応答の応答が、ブロック確認応答セッションを要求する追加ブロック確認応答の要求によって送信請求されない場合、0に設定されたダイアログトークンを含む前記追加ブロック確認応答の応答を受信することと、

前記ダイアログトークンが0に設定される場合、前記ブロック確認応答の応答の1つまたは複数のパラメータを無視することと、ここにおいて、前記1つまたは複数のパラメータは、前記ブロック確認応答セッションに関連付けられる、
をさらに備える、C 2 2に記載の方法。

[C 4 1]

前記ワイヤレスノードにある空きメモリ空間の別の量、

前記ワイヤレスノードにある前記メモリにおいて利用可能な空間がないこと、または、
最大長を有する集約データユニットのために前記ワイヤレスノードにある前記メモリ中に十分な空間があること、

を示す別の指示を受信することをさらに備え、

前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定することは、前記別の指示にも基づく、
C 2 2に記載の方法。

[C 4 2]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、

空きメモリ空間の前記別の量の前記指示は、前記メモリユニットに関して与えられる、
C 4 1に記載の方法。

[C 4 3]

ワイヤレス通信のための装置であって、

ワイヤレスノードから、前記ワイヤレスノードにあるメモリを指定する1つまたは複数のパラメータを受信するための手段と、

前記ワイヤレスノードから、前記ワイヤレスノードにある前記メモリ中の空きメモリ空間の量の指示を受信するための手段と、

空きメモリ空間の前記量の前記指示と前記1つまたは複数のパラメータとに基づいて、
前記ワイヤレスノードに送信されるべきデータユニットの数を決定するための手段と、
前記ワイヤレスノードへの送信のためにデータユニットを出力するための手段と、ここにおいて、前記ワイヤレスノードへの送信のために出力される前記データユニットの数がデータユニットの前記決定された数に等しい、
を備える、装置。

[C 4 4]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、C 4 3に記載の装置。

[C 4 5]

空きメモリ空間の前記量の前記指示を備えるブロック確認応答フレームを受信するための手段をさらに備える、C 4 3に記載の装置。

[C 4 6]

空きメモリ空間の前記量の前記指示は、前記ブロック確認応答フレームの受信機バッファ容量（R B U F C A P）フィールド中にある、C 4 5 に記載の装置。

[C 4 7]

前記ワイヤレスノードへの送信のためにブロック確認応答の要求を出力するための手段、ここにおいて、前記ブロック確認応答フレームは、前記ブロック確認応答の要求の後に受信される、をさらに備える、C 4 5 に記載の装置。

[C 4 8]

前記装置によって送信請求されない前記ブロック確認応答フレームが受信される、C 4 5 に記載の装置。

[C 4 9]

前記データユニットの各々は、媒体アクセス制御（M A C）プロトコルデータユニット（M P D U）である、C 4 3 に記載の装置。

[C 5 0]

前記ワイヤレスノードへの送信のために追加ブロック確認応答（A D D B A）要求を出力するための手段と、前記A D D B A要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求する、

前記ワイヤレスノードから、前記A D D B A要求を出力した後に、前記1つまたは複数のパラメータを備えるA D D B A応答を受信するための手段と、
をさらに備える、C 4 3 に記載の装置。

[C 5 1]

前記A D D B A要求は、データトラフィックを識別するトラフィック識別子を含み、前記データユニットは、前記識別されたデータトラフィックの部分である、C 5 0 に記載の装置。

[C 5 2]

前記ワイヤレスノードから、前記1つまたは複数のパラメータを備える追加トラフィック（A D D T S）要求を受信するための手段と、

前記ワイヤレスへの送信のためにA D D T S応答を出力するための手段と、前記A D D T S応答は、前記A D D T S要求を確認応答する、
をさらに備える、C 4 3 に記載の装置。

[C 5 3]

前記ワイヤレスノードにある前記メモリは、複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファ当たりのデータユニットの数に対する制限とを含む、C 4 3 に記載の装置。

[C 5 4]

前記1つまたは複数のパラメータは、複数の異なるメモリタイプのためのパラメータを含む、C 4 3 に記載の装置。

[C 5 5]

前記複数の異なるメモリタイプは、先入れ先出し方式（F I F O）メモリとバッファメモリとを含む、C 5 4 に記載の装置。

[C 5 6]

前記複数の異なるメモリタイプのうちの1つを示すインジケータを受信するための手段をさらに備え、

前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定するための前記手段は、前記複数の異なるメモリタイプのうちの前記示された1つにも基づいて、前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定する、
C 5 4 に記載の装置。

[C 5 7]

前記複数の異なるメモリタイプのうちの前記1つを示す前記インジケータを備えるブロック確認応答を受信するための手段をさらに備える、C 5 6 に記載の装置。

[C 5 8]

複数のトライフィック識別子を受信するための手段をさらに備え、前記トライフィック識別子の各々は、それぞれのデータトライフィックを識別し、

送信のために前記1つまたは複数のデータユニットを出力するための前記手段は、前記データトライフィックのうちの少なくとも1つを使用した送信のために前記1つまたは複数のデータユニットを出力する、

C 4 3 に記載の装置。

[C 5 9]

前記ワイヤレスノードにある前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、単一のデータユニットが2つ以上の前記複数のバッファの間で分割され得るかどうかを示すパラメータを含む、C 4 3 に記載の装置。

[C 6 0]

前記ワイヤレスノードの1つまたは複数の能力を示す能力要素を受信するための手段、をさらに備え、

前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定するための前記手段は、前記1つまたは複数の示された能力にも基づいて、前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定する、

C 4 3 に記載の装置。

[C 6 1]

追加ブロック確認応答の応答が、ブロック確認応答セッションを要求する追加ブロック確認応答の要求によって送信請求されない場合、0に設定されたダイアログトークンを含む前記追加ブロック確認応答の応答を受信するための手段と、

前記ダイアログトークンが0に設定される場合、前記ブロック確認応答の応答の1つまたは複数のパラメータを無視するための手段と、ここにおいて、前記1つまたは複数のパラメータは、前記ブロック確認応答セッションに関連付けられる、

をさらに備える、C 4 3 に記載の装置。

[C 6 2]

前記ワイヤレスノードにある空きメモリ空間の別の量、

前記ワイヤレスノードにある前記メモリにおいて利用可能な空間がないこと、または、最大長を有する集約データユニットのために前記ワイヤレスノードにある前記メモリ中に十分な空間があること、

を示す別の指示を受信するための手段、をさらに備え、

前記ワイヤレスノードに送信されるべきデータユニットの前記数を決定するための前記手段は、前記別の指示にも基づいて、送信されるべきデータユニットの前記数を決定する、

C 4 3 に記載の装置。

[C 6 3]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、

空きメモリ空間の前記別の量の前記指示は、前記メモリユニットに関して与えられる、C 6 2 に記載の装置。

[C 6 4]

コンピュータ可読媒体であって、

ワイヤレスノードから、前記ワイヤレスノードにあるメモリを指定する1つまたは複数のパラメータを受信することと、

前記ワイヤレスノードから、前記ワイヤレスノードにある前記メモリ中の空きメモリ空間の量の指示を受信することと、

空きメモリ空間の前記量の前記指示と前記1つまたは複数のパラメータとに基づいて、前記ワイヤレスノードに送信されるべきデータユニットの数を決定することと、

前記ワイヤレスノードへの送信のためにデータユニットを出力することと、ここにおいて

て、前記ワイヤレスノードへの送信のために出力される前記データユニットの数はデータユニットの前記決定された数に等しい、

を行うためにその上に記憶された命令を備えるコンピュータ可読媒体。

[C 6 5]

ワイヤレスノードであって、

別のワイヤレスノードから、前記別のワイヤレスノードにあるメモリを指定する1つまたは複数のパラメータと、前記別のワイヤレスノードにある前記メモリ中の空きメモリ空間の量の指示とを受信するように構成された受信機と、

空きメモリ空間の前記量の前記指示と前記1つまたは複数のパラメータとに基づいて、前記別のワイヤレスノードに送信されるべきデータユニットの数を決定するように構成された処理システムと、

前記別のワイヤレスノードにデータユニットを送信するように構成された送信機と、ここにおいて、前記別のワイヤレスノードに送信される前記データユニットの数はデータユニットの前記決定された数に等しい、

を備える、ワイヤレスノード。

[C 6 6]

ワイヤレス通信のための装置であって、

ワイヤレスノードへの送信のために1つまたは複数のパラメータを出力するように構成されたインターフェースと、前記1つまたは複数のパラメータはメモリを指定する、

前記メモリ中の空きメモリ空間の量を計算するように構成された処理システムと、を備え、

前記インターフェースは、前記ワイヤレスノードへの送信のために空きメモリ空間の前記量の指示を出力するようにさらに構成される、

装置。

[C 6 7]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、C 6 6に記載の装置。

[C 6 8]

前記処理システムは、前記メモリのサイズと受信機バッファ容量(R B U F C A P)フィールドの範囲とに基づいて、前記メモリユニットの前記サイズを計算するように構成された、C 6 7に記載の装置。

[C 6 9]

前記処理システムは、空きメモリ空間の前記量の前記指示を備えるブロック確認応答フレームを生成するようにさらに構成され、

前記インターフェースは、前記ワイヤレスノードへの送信のために前記ブロック確認応答フレームを出力するようにさらに構成された、C 6 6に記載の装置。

[C 7 0]

空きメモリ空間の前記量の前記指示は、前記ブロック確認応答フレームの受信機バッファ容量(R B U F C A P)フィールド中にある、C 6 9に記載の装置。

[C 7 1]

前記 R B U F C A P フィールドは、前記メモリ中に空間がないことを示す第1の値または前記メモリ中の無制限の空間を示す第2の値を有する、C 7 0に記載の装置。

[C 7 2]

前記インターフェースは、前記ワイヤレスノードからブロック確認応答の要求を受信するようにさらに構成され、

前記処理システムは、前記ブロック確認応答の要求に応答して、前記ブロック確認応答フレームを生成するようにさらに構成された、C 6 9に記載の装置。

[C 7 3]

前記処理システムは、前記ワイヤレスノードによって送信請求されない前記ブロック確

認応答フレームを生成するように構成された、C 6 9 に記載の装置。

[C 7 4]

前記処理システムは、

前記メモリ中の空きメモリ空間の前記量の変化を追跡することと、

前記変化をしきい値と比較することと、

前記変化が前記しきい値に等しいかまたはそれを上回る場合、前記ブロック確認応答フレームを生成することと、

を行うようにさらに構成された、C 7 3 に記載の装置。

[C 7 5]

前記インターフェースは、前記ワイヤレスノードから追加ブロック確認応答（ADD B A）要求を受信するようにさらに構成され、前記ADD B A要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求し、

前記処理システムは、前記ADD B A要求に応答して、ADD B A応答を生成するようさらに構成され、ここにおいて、前記ADD B A応答は、前記1つまたは複数のパラメータを備え、

前記インターフェースは、前記ワイヤレスノードへの送信のために前記ADD B A応答を出力するようにさらに構成された、C 6 6 に記載の装置。

[C 7 6]

前記処理システムは、前記1つまたは複数のパラメータを備える追加トライフィック（ADD TS）要求を生成するようにさらに構成され、

前記インターフェースは、前記ワイヤレスノードへの送信のために前記追加トライフィック（ADD TS）要求を出力するようにさらに構成され、

前記インターフェースは、前記ワイヤレスノードから、前記ADD TS要求を確認応答するADD TS応答を受信するようにさらに構成された、C 6 6 に記載の装置。

[C 7 7]

前記処理システムは、前記メモリに入るデータの量と前記メモリから解放されるデータの量とを追跡することによって、空きメモリ空間の前記量を計算するように構成された、C 6 6 に記載の装置。

[C 7 8]

前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含む、C 6 6 に記載の装置。

[C 7 9]

前記1つまたは複数のパラメータは、複数の異なるメモリタイプのためのパラメータを含む、C 6 6 に記載の装置。

[C 8 0]

前記複数の異なるメモリタイプは、先入れ先出し方式（FIFO）メモリとバッファメモリとを含む、C 7 9 に記載の装置。

[C 8 1]

前記インターフェースは、前記ワイヤレスノードへの送信のためにインジケータを出力するようにさらに構成され、前記インジケータは、前記複数の異なるメモリタイプのうちの1つを示す、C 7 9 に記載の装置。

[C 8 2]

前記インターフェースは、前記ワイヤレスノードへの送信のためにブロック確認応答を出力するようにさらに構成され、前記ブロック確認応答は、前記複数の異なるメモリタイプのうちの前記1つを示す前記インジケータを備える、C 8 1 に記載の装置。

[C 8 3]

前記インターフェースは、前記ワイヤレスノードへの送信のために複数のトライフィック識別子を出力するようにさらに構成され、前記トライフィック識別子の各々は、それぞれのデータトライフィックを識別し、

前記インターフェースは、前記識別されたデータトライフィックのうちの少なくとも1つ

を介して、前記ワイヤレスノードからデータユニットを受信するようにさらに構成された、C 6 6 に記載の装置。

[C 8 4]

前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、单一のデータユニットが前記複数のバッファのうちの2つ以上の間で分割され得るかどうかを示すパラメータを含む、C 6 6 に記載の装置。

[C 8 5]

前記インターフェースは、前記ワイヤレスノードへの送信のために能力要素を出力するようにさらに構成され、前記能力要素は、前記装置の1つまたは複数の能力を示す、C 6 6 に記載の装置。

[C 8 6]

前記インターフェースは、前記ワイヤレスノードへの送信のために追加ロック確認応答の応答を出力するようにさらに構成され、前記追加ロック確認応答の応答は、前記追加ロック確認応答の応答が、ロック確認応答セッションを要求する追加ロック確認応答の要求によって送信請求されない場合、0に設定されたダイアログトークンを含む、C 6 6 に記載の装置。

[C 8 7]

前記インターフェースは、前記ワイヤレスノードへの送信のために別の指示を出力するようにさらに構成され、前記別の指示は、

前記装置にある空きメモリ空間の別の量、

前記メモリにおいて利用可能な空間がないこと、または

最大長を有する集約データユニットのために前記メモリ中に十分な空間があること、を示す、C 6 6 に記載の装置。

[C 8 8]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、

空きメモリ空間の前記別の量の前記指示は、前記メモリユニットに関して与えられる、C 8 7 に記載の装置。

[C 8 9]

ワイヤレス通信のための方法であって、

ワイヤレスノードへの送信のために1つまたは複数のパラメータを出力することと、前記1つまたは複数のパラメータはメモリを指定する、

前記メモリ中の空きメモリ空間の量を計算することと、

前記ワイヤレスノードへの送信のために空きメモリ空間の前記量の指示を出力することと、

を備える、方法。

[C 9 0]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、C 8 9 に記載の方法。

[C 9 1]

前記メモリのサイズと受信機バッファ容量 (R B U F C A P) フィールドの範囲に基づいて、前記メモリユニットの前記サイズを計算することをさらに備える、C 9 0 に記載の方法。

[C 9 2]

空きメモリ空間の前記量の前記指示を備えるロック確認応答フレームを生成することと、

前記ワイヤレスノードへの送信のために前記ロック確認応答フレームを出力することと、

をさらに備える、C 8 9 に記載の方法。

[C 9 3]

空きメモリ空間の前記量の前記指示は、前記ブロック確認応答フレームの受信機バッファ容量 (R B U F C A P) フィールド中にある、 C 9 2 に記載の方法。

[C 9 4]

前記 R B U F C A P フィールドは、前記メモリ中に空間がないことを示す第 1 の値または前記メモリ中の無制限の空間を示す第 2 の値を有する、 C 9 3 に記載の方法。

[C 9 5]

前記ワイヤレスノードからブロック確認応答の要求を受信すること、をさらに備え、前記ブロック確認応答フレームは、前記ブロック確認応答の要求に応答して生成される、 C 9 2 に記載の方法。

[C 9 6]

前記ワイヤレスノードによって送信請求されない前記ブロック確認応答フレームが生成される、 C 9 2 に記載の方法。

[C 9 7]

前記メモリ中の空きメモリ空間の前記量の変化を追跡することと、前記変化をしきい値と比較することと、をさらに備え、

前記変化が前記しきい値に等しいかまたはそれを上回る場合、前記ブロック確認応答フレームが生成される、

C 9 6 に記載の方法。

[C 9 8]

前記ワイヤレスノードから追加ブロック確認応答 (A D D B A) 要求を受信することと、前記 A D D B A 要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求する、

前記 A D D B A 要求に応答して、 A D D B A 応答を生成することと、ここにおいて、前記 A D D B A 応答は、前記 1 つまたは複数のパラメータを備える、

前記ワイヤレスノードへの送信のために前記 A D D B A 応答を出力することと、をさらに備える、 C 8 9 に記載の方法。

[C 9 9]

前記 1 つまたは複数のパラメータを備える追加トランザクション (A D D T S) 要求を生成することと、

前記ワイヤレスノードへの送信のために前記追加トランザクション (A D D T S) 要求を出力することと、

前記ワイヤレスノードから、前記 A D D T S 要求を確認応答する A D D T S 応答を受信することと、

をさらに備える、 C 8 9 に記載の方法。

[C 1 0 0]

空きメモリ空間の前記量を計算することは、前記メモリに入るデータの量と前記メモリから解放されるデータの量とを追跡することを含む、 C 8 9 に記載の方法。

[C 1 0 1]

前記メモリは複数のバッファを備え、前記 1 つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含む、 C 8 9 に記載の方法。

[C 1 0 2]

前記 1 つまたは複数のパラメータは、複数の異なるメモリタイプのためのパラメータを含む、 C 8 9 に記載の方法。

[C 1 0 3]

前記複数の異なるメモリタイプは、先入れ先出し方式 (F I F O) メモリとバッファメモリとを含む、 C 1 0 2 に記載の方法。

[C 1 0 4]

前記ワイヤレスノードへの送信のためにインジケータを出力すること、をさらに備え、

前記インジケータは、前記複数の異なるメモリタイプのうちの1つを示す、C 102に記載の方法。

[C 105]

前記ワイヤレスノードへの送信のためにブロック確認応答を出力すること、をさらに備え、前記ブロック確認応答は、前記複数の異なるメモリタイプのうちの前記1つを示す前記インジケータを備える、C 104に記載の方法。

[C 106]

前記ワイヤレスノードへの送信のために複数のトラフィック識別子を出力することと、前記トラフィック識別子の各々は、それぞれのデータトラフィックを識別する、

前記識別されたデータトラフィックのうちの少なくとも1つを介して、前記ワイヤレスノードからデータユニットを受信することと、

をさらに備える、C 89に記載の方法。

[C 107]

前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、単一のデータユニットが前記複数のバッファのうちの2つ以上の間で分割され得るかどうかを示すパラメータを含む、C 89に記載の方法。

[C 108]

前記ワイヤレスノードへの送信のために能力要素を出力すること、をさらに備え、前記能力要素は、前記装置の1つまたは複数の能力を示す、C 89に記載の方法。

[C 109]

前記ワイヤレスノードへの送信のために追加ブロック確認応答の応答を出力すること、をさらに備え、前記追加ブロック確認応答の応答は、前記追加ブロック確認応答の応答が、ブロック確認応答セッションを要求する追加ブロック確認応答の要求によって送信請求されない場合、0に設定されたダイアログトークンを含む、C 89に記載の方法。

[C 110]

前記ワイヤレスノードへの送信のために別の指示を出力すること、をさらに備え、前記別の指示は、

前記装置にある空きメモリ空間の別の量、

前記メモリにおいて利用可能な空間がないこと、または

最大長を有する集約データユニットのために前記メモリ中に十分な空間があること、を示す、

C 89に記載の方法。

[C 111]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、

空きメモリ空間の前記別の量の前記指示は、前記メモリユニットに関して与えられる、C 110に記載の方法。

[C 112]

ワイヤレス通信のための装置であって、

ワイヤレスノードへの送信のために1つまたは複数のパラメータを出力するための手段と、前記1つまたは複数のパラメータはメモリを指定する、

前記メモリ中の空きメモリ空間の量を計算するための手段と、

前記ワイヤレスノードへの送信のために空きメモリ空間の前記量の指示を出力するための手段と、

を備える、装置。

[C 113]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、

空きメモリ空間の前記量の前記指示は、前記メモリユニットに関して与えられる、C 112に記載の装置。

[C 114]

前記メモリのサイズと受信機バッファ容量（R B U F C A P）フィールドの範囲に基づいて、前記メモリユニットの前記サイズを計算するための手段をさらに備える、C 1 1 3に記載の装置。

[C 1 1 5]

空きメモリ空間の前記量の前記指示を備えるブロック確認応答フレームを生成するための手段と、

前記ワイヤレスノードへの送信のために前記ブロック確認応答フレームを出力するための手段と、

をさらに備える、C 1 1 2に記載の装置。

[C 1 1 6]

空きメモリ空間の前記量の前記指示は、前記ブロック確認応答フレームの受信機バッファ容量（R B U F C A P）フィールド中にある、C 1 1 5に記載の装置。

[C 1 1 7]

前記R B U F C A Pフィールドは、前記メモリ中に空間がないことを示す第1の値または前記メモリ中の無制限の空間を示す第2の値を有する、C 1 1 6に記載の装置。

[C 1 1 8]

前記ワイヤレスノードからブロック確認応答の要求を受信するための手段、をさらに備え、前記ブロック確認応答フレームは、前記ブロック確認応答の要求に応答して生成される、C 1 1 5に記載の装置。

[C 1 1 9]

前記ワイヤレスノードによって送信請求されない前記ブロック確認応答フレームが生成される、C 1 1 5に記載の装置。

[C 1 2 0]

前記メモリ中の空きメモリ空間の前記量の変化を追跡するための手段と、

前記変化をしきい値と比較するための手段と、

をさらに備え、

前記変化が前記しきい値に等しいかまたはそれを上回る場合、前記ブロック確認応答フレームが生成される、

C 1 1 9に記載の装置。

[C 1 2 1]

前記ワイヤレスノードから追加ブロック確認応答（A D D B A）要求を受信するための手段と、前記A D D B A要求は、前記ワイヤレスノードとのブロック確認応答セッションを要求する、

前記A D D B A要求に応答して、A D D B A応答を生成するための手段と、ここにおいて、前記A D D B A応答は、前記1つまたは複数のパラメータを備える、

前記ワイヤレスノードへの送信のために前記A D D B A応答を出力するための手段と、をさらに備える、C 1 1 2に記載の装置。

[C 1 2 2]

前記1つまたは複数のパラメータを備える追加トライフィック（A D D T S）要求を生成するための手段と、

前記ワイヤレスノードへの送信のために前記追加トライフィック（A D D T S）要求を出力するための手段と、

前記ワイヤレスノードから、前記A D D T S要求を確認応答するA D D T S応答を受信するための手段と、

をさらに備える、C 1 1 2に記載の装置。

[C 1 2 3]

空きメモリ空間の前記量を計算すための前記手段は、前記メモリに入るデータの量と前記メモリから解放されるデータの量とを追跡するための手段を含む、C 1 1 2に記載の装置。

[C 1 2 4]

前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、バッファサイズとバッファごとのデータユニットの数に対する制限とを含む、C112に記載の装置。

[C125]

前記1つまたは複数のパラメータは、複数の異なるメモリタイプのためのパラメータを含む、C112に記載の装置。

[C126]

前記複数の異なるメモリタイプは、先入れ先出し方式(FIFO)メモリとバッファメモリとを含む、C125に記載の装置。

[C127]

前記ワイヤレスノードへの送信のためにインジケータを出力するための手段、をさらに備え、前記インジケータは、前記複数の異なるメモリタイプのうちの1つを示す、C125に記載の装置。

[C128]

前記ワイヤレスノードへの送信のためにロック確認応答を出力するための手段、をさらに備え、前記ロック確認応答は、前記複数の異なるメモリタイプのうちの前記1つを示す前記インジケータを備える、C127に記載の装置。

[C129]

前記ワイヤレスノードへの送信のために複数のトラフィック識別子を出力するための手段と、前記トラフィック識別子の各々は、それぞれのデータトラフィックを識別する、前記識別されたデータトラフィックのうちの少なくとも1つを介して、前記ワイヤレスノードからデータユニットを受信するための手段と、

をさらに備える、C112に記載の装置。

[C130]

前記メモリは複数のバッファを備え、前記1つまたは複数のパラメータは、単一のデータユニットが前記複数のバッファのうちの2つ以上の間で分割され得るかどうかを示すパラメータを含む、C112に記載の装置。

[C131]

前記ワイヤレスノードへの送信のために能力要素を出力するための手段、をさらに備え、前記能力要素は、前記装置の1つまたは複数の能力を示す、C112に記載の装置。

[C132]

前記ワイヤレスノードへの送信のために追加ロック確認応答の応答を出力するための手段、をさらに備え、前記追加ロック確認応答の応答は、前記追加ロック確認応答の応答が、ロック確認応答セッションを要求する追加ロック確認応答の要求によって送信請求されない場合、0に設定されたダイアログトークンを含む、C112に記載の装置。

[C133]

前記ワイヤレスノードへの送信のために別の指示を出力するための手段、をさらに備え、前記別の指示は、

前記装置にある空きメモリ空間の別の量、

前記メモリにおいて利用可能な空間がないこと、または

最大長を有する集約データユニットのために前記メモリ中に十分な空間があること、を示す、

C112に記載の装置。

[C134]

前記1つまたは複数のパラメータは、メモリユニットのサイズを示すパラメータを含み、

空きメモリ空間の前記別の量の前記指示は、前記メモリユニットに関して与えられる、C133に記載の装置。

[C135]

コンピュータ可読媒体であって、
ワイヤレスノードへの送信のために1つまたは複数のパラメータを出力することと、前記1つまたは複数のパラメータはメモリを指定する、
前記メモリ中の空きメモリ空間の量を計算することと、
前記ワイヤレスノードへの送信のために空きメモリ空間の前記量の指示を出力することと、
を行うためにその上に記憶された命令を備えるコンピュータ可読媒体。

[C 1 3 6]

ワイヤレスノードであって、
別のワイヤレスノードに1つまたは複数のパラメータを送信するように構成された送信機と、前記1つまたは複数のパラメータがメモリを指定する、
前記メモリ中の空きメモリ空間の量を計算するように構成された処理システムと、
を備え、
前記送信機は、前記別のワイヤレスノードに空きメモリ空間の前記量の指示を送信する
ようにさらに構成される、
ワイヤレスノード。