

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成21年5月21日(2009.5.21)

【公開番号】特開2006-337992(P2006-337992A)

【公開日】平成18年12月14日(2006.12.14)

【年通号数】公開・登録公報2006-049

【出願番号】特願2006-121515(P2006-121515)

【国際特許分類】

G 09 G 3/30 (2006.01)

G 09 G 3/20 (2006.01)

H 01 L 51/50 (2006.01)

【F I】

G 09 G 3/30 J

G 09 G 3/20 6 4 1 A

G 09 G 3/20 6 4 1 C

G 09 G 3/20 6 4 1 D

G 09 G 3/20 6 4 1 E

G 09 G 3/20 6 4 1 K

G 09 G 3/20 6 2 3 F

G 09 G 3/20 6 2 3 L

G 09 G 3/20 6 2 1 L

G 09 G 3/20 6 2 1 M

H 05 B 33/14 A

【手続補正書】

【提出日】平成21年4月7日(2009.4.7)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】表示装置及び電子機器

【手続補正2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数の画素がマトリクス状に配置され、ソースドライバとゲートドライバとを備え、
第1の表示モード及び第2の表示モードの少なくとも2つの表示モードを有し、
前記第1の表示モードにおいて、前記ソースドライバにアナログ信号が供給され、
前記第2の表示モードにおいて、前記ソースドライバにデジタル信号が供給される
ことを特徴とする表示装置。

【請求項2】

複数の画素がマトリクス状に配置され、ソースドライバと、ゲートドライバと、ビデオ
信号生成回路とを備え、
第1の表示モード及び第2の表示モードの少なくとも2つの表示モードを有し、
前記ビデオ信号生成回路は、前記ソースドライバにアナログ信号またはデジタル信号を

供給し、

前記第1の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに前記アナログ信号が供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに前記デジタル信号が供給されることを特徴とする表示装置。

【請求項3】

複数の画素がマトリクス状に配置され、ソースドライバと、ゲートドライバと、2値化回路を含むビデオ信号生成回路とを備え、

第1の表示モード及び第2の表示モードの少なくとも2つの表示モードを有し、

前記ビデオ信号生成回路にはアナログ信号が供給され、

前記第1の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに前記アナログ信号が供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに、前記2値化回路を用いて変換されたデジタル信号が供給されることを特徴とする表示装置。

【請求項4】

複数の画素がマトリクス状に配置され、ソースドライバと、ゲートドライバと、多値化回路を含むビデオ信号生成回路とを備え、

第1の表示モード及び第2の表示モードの少なくとも2つの表示モードを有し、

前記ビデオ信号生成回路にはアナログ信号が供給され、

前記第1の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに前記アナログ信号が供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに、前記多値化回路を用いて変換されたデジタル信号が供給されることを特徴とする表示装置。

【請求項5】

複数の画素がマトリクス状に配置され、ソースドライバと、ゲートドライバと、デジタルアナログ変換回路を含むビデオ信号生成回路とを備え、

第1の表示モード及び第2の表示モードの少なくとも2つの表示モードを有し、

前記ビデオ信号生成回路にはデジタル信号が供給され、

前記第1の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに、前記デジタルアナログ変換回路を用いて変換されたアナログ信号が供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路から前記ソースドライバに前記デジタル信号が供給されることを特徴とする表示装置。

【請求項6】

請求項3において、

前記第1の表示モードにおいて、前記ビデオ信号生成回路に供給された前記アナログ信号は、第1のスイッチを介して前記ソースドライバに供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路に供給された前記アナログ信号は、第2のスイッチを介して前記2値化回路に入力されて前記デジタル信号に変換され、第3のスイッチを介して前記ソースドライバに供給され、

前記第1の表示モードにおいて前記第1のスイッチがオンであり、前記第2のスイッチ及び前記第3のスイッチがオフであり、

前記第2の表示モードにおいて前記第1のスイッチがオフであり、前記第2のスイッチ及び前記第3のスイッチがオンであることを特徴とする表示装置。

【請求項7】

請求項4において、

前記第1の表示モードにおいて、前記ビデオ信号生成回路に供給された前記アナログ信号は、第1のスイッチを介して前記ソースドライバに供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路に供給された前記アナログ信号は、第2のスイッチを介して前記多値化回路に入力されて前記デジタル信号に変換され、第3のスイッチを介して前記ソースドライバに供給され、

前記第1の表示モードにおいて前記第1のスイッチがオンであり、前記第2のスイッチ及び前記第3のスイッチがオフであり、

前記第2の表示モードにおいて前記第1のスイッチがオフであり、前記第2のスイッチ及び前記第3のスイッチがオンであることを特徴とする表示装置。

【請求項8】

請求項5において、

前記第1の表示モードにおいて、前記ビデオ信号生成回路に供給された前記デジタル信号は、前記デジタルアナログ変換回路に入力されて前記アナログ信号に変換され、第1のスイッチを介して前記ソースドライバに供給され、

前記第2の表示モードにおいて、前記ビデオ信号生成回路に供給された前記デジタル信号は、第2のスイッチを介して前記ソースドライバに供給され、

前記第1の表示モードにおいて前記第1のスイッチがオンであり、前記第2のスイッチがオフであり、

前記第2の表示モードにおいて前記第1のスイッチがオフであり、前記第2のスイッチがオンであることを特徴とする表示装置。

【請求項9】

請求項1乃至8のいずれか一項において、

前記第1の表示モードにおいて、前記ソースドライバから前記画素に前記アナログ信号が供給され、

前記第2の表示モードにおいて、前記ソースドライバから前記画素に前記デジタル信号が供給されることを特徴とする表示装置。

【請求項10】

請求項1乃至9のいずれか一項において、

前記表示装置は、画面の一部は前記第1の表示モードによって表示され、前記画面の他の一部は前記第2の表示モードによって表示されることを特徴とする表示装置。

【請求項11】

請求項1乃至10のいずれか一項において、前記表示装置は発光素子を有することを特徴とする表示装置。

【請求項12】

請求項1乃至11のいずれか一項の表示装置を搭載した電子機器。