



19



OFICINA ESPAÑOLA DE
PATENTES Y MARCAS

ESPAÑA

11 Número de publicación: **2 340 111**

51 Int. Cl.:
H03M 7/00 (2006.01)
H04N 7/52 (2006.01)
H04B 14/04 (2006.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

96 Número de solicitud europea: **98106710 .1**
96 Fecha de presentación : **14.04.1998**
97 Número de publicación de la solicitud: **0871293**
97 Fecha de publicación de la solicitud: **14.10.1998**

54 Título: **Procesamiento de audio para equipo audiovisual.**

30 Prioridad: **11.04.1997 JP 9-93520**
11.04.1997 JP 9-93521
04.09.1997 JP 9-239968
04.02.1998 JP 10-23023

45 Fecha de publicación de la mención BOPI:
28.05.2010

45 Fecha de la publicación del folleto de la patente:
28.05.2010

73 Titular/es: **Panasonic Corporation**
1006, Oaza Kadoma
Kadoma-shi, Osaka 571-8501, JP

72 Inventor/es: **Katayama, Takashi;**
Ishito, Tsukuru;
Sueyoshi, Masahiro;
Matsumoto, Masaharu;
Abe, Kazutaka;
Miyasaka, Shuji;
Nakamura, Tsuyoshi;
Fujita, Takeshi;
Otomura, Eiji y
Kawamura, Akihisa

74 Agente: **Curell Suñol, Marcelino**

ES 2 340 111 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín europeo de patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre concesión de Patentes Europeas).

DESCRIPCIÓN

Procesamiento de audio para equipo audiovisual.

5 1. Campo de la invención

La presente invención se refiere a un aparato de decodificación de audio usado en equipos AV (audiovisuales) para decodificar en datos PCM un flujo continuo de bits codificados. La presente invención se refiere también a un dispositivo de procesamiento de señales, un dispositivo de localización de imágenes sonoras, un método de control de imágenes sonoras, un dispositivo de procesamiento de señales de audio, y un método de reproducción de alta velocidad de señales de audio usados también en equipos AV.

15 2. Descripción de la técnica relacionada

Se describirá un aparato convencional 550 de decodificación de audio haciendo referencia a las Figuras 6, 7 y 8. La Figura 6 es un diagrama de bloques que ilustra una estructura del aparato convencional 550 de decodificación de audio. El aparato 550 de decodificación de audio incluye un dispositivo semiconductor integrado 508. El dispositivo semiconductor integrado 508 incluye un analizador 501 de sintaxis de flujos continuos de bits de entrada, un decodificador 502 de secciones exponenciales, un asignador 503 de bits de datos de mantisa, un decodificador 20 504 de secciones de mantisa, un IMDCT 505, un operador 506 de mezcla descendente, y un dispositivo 507 de memoria interna. El dispositivo semiconductor integrado 508 intercambia datos con un dispositivo 500 de memoria externa.

En primer lugar un flujo continuo de bits se almacena en el dispositivo 500 de memoria externa y a continuación se introduce en el analizador 501 de sintaxis de flujos continuos de bits de entrada. El analizador 501 de sintaxis de flujos continuos de bits de entrada analiza la sintaxis del flujo continuo de bits y extrae datos requeridos para su decodificación. Dichos datos se envían al decodificador 502 de secciones exponenciales. El decodificador 502 de secciones exponenciales forma datos exponenciales para un dominio de frecuencia a partir de los datos requeridos para la decodificación, y da salida a los datos exponenciales hacia el asignador 503 de bits de datos de mantisa y el IMDCT 505. El asignador 503 de bits de datos de mantisa calcula una magnitud de asignación de bits de datos de mantisa a partir de los datos exponenciales para el dominio de frecuencia y los datos almacenados en el dispositivo 500 de memoria externa, y da salida a la magnitud de asignación de bits de datos de mantisa hacia el decodificador 504 de secciones de mantisa. El decodificador 504 de secciones de mantisa forma datos de mantisa para el dominio de la frecuencia a partir de la magnitud de asignación de bits de datos de mantisa y da salida a los datos de mantisa hacia el IMDCT (dispositivo de transformada de coseno discreta, modificada e inversa) 505. El IMDCT 505 forma datos de audio decodificados en un dominio del tiempo a partir de los datos exponenciales y los datos de mantisa para el dominio de la frecuencia, y almacena los datos de audio decodificados en el dispositivo 500 de memoria externa. El operador 506 de mezcla descendente forma datos PCM a partir de los datos de audio decodificados almacenados en el dispositivo 500 de memoria externa, realiza un entrelazado y a continuación almacena los datos resultantes en el dispositivo 500 de memoria externa. A continuación, a los datos PCM se les da salida desde el dispositivo 500 de memoria externa.

La Figura 7 es un mapa de memoria del aparato 550 de decodificación de audio mostrado en la Figura 6. El mapa de memoria mostrado en la Figura 7 incluye un área 600 para almacenar datos PCM de un bloque, un área 601 para almacenar datos de audio decodificados de un bloque para el canal 0, un área 602 para almacenar datos de audio decodificados de un bloque para el canal 1, un área 603 para almacenar datos de audio decodificados de un bloque para el canal 2, un área 604 para almacenar datos de audio decodificados de un bloque para el canal 3, un área 605 para almacenar datos de audio decodificados de un bloque para el canal 4, y un área 606 para almacenar datos de audio decodificados de un bloque para el canal 5.

La Figura 8 es un diagrama de flujo que ilustra un método para decodificar datos de audio codificados de un bloque para cada canal.

En la etapa S11, se inicializan un registro (no mostrado), el dispositivo 507 de memoria interna (Figura 6), y un dispositivo 500 de memoria externa. En la etapa S12, el flujo continuo de bits almacenado en el dispositivo 500 de memoria externa se introduce en el dispositivo semiconductor integrado 508 (recepción de datos codificados).

A continuación, en la etapa S13, se analiza la sintaxis del flujo continuo de bits, y se extraen datos requeridos para la decodificación (análisis de flujos continuos de bits). En la etapa S14, se forman datos exponenciales para un dominio de frecuencia usando los datos extraídos. En la etapa S15, se calcula una magnitud de asignación de bits de datos de mantisa usando los datos exponenciales para el dominio de frecuencia. En la etapa S16, se forman datos de mantisa para el dominio de frecuencia usando la magnitud de asignación de bits de datos de mantisa. En la etapa S17, se forman datos de audio decodificados usando los datos de mantisa para el dominio de frecuencia y los datos exponenciales para el dominio de frecuencia. En la etapa S18, los datos de audio decodificados resultantes se almacenan en el dispositivo 500 de memoria externa.

ES 2 340 111 T3

Las etapas descritas anteriormente se realizan para el número de canal incluido en un bloque hasta que, en la etapa S19, se confirma que las etapas se repiten las veces requeridas. Como consecuencia, se forma el número de segmentos de datos de audio decodificados correspondiente al número de canales incluidos en un bloque, y el mismo se almacena en el dispositivo 500 de memoria externa.

5 En la etapa S20, datos de audio decodificados de un bloque para cada canal en el dispositivo 500 de memoria externa se introducen en el dispositivo semiconductor integrado 508. En la etapa S21, los datos de audio decodificados de un bloque para cada canal se convierten en datos PCM de un bloque (cálculo de mezcla descendente). En la etapa S22, a los datos PCM de un bloque se les da salida hacia el dispositivo 500 de memoria externa.

10 En el decodificador convencional 600 de audio, se calculan datos PCM de un bloque en un cálculo de mezcla descendente. Por consiguiente, la cantidad de datos transferidos para introducir los datos de audio decodificados en el dispositivo 500 de memoria externa antes del cálculo de mezcla descendente y para escribir los datos PCM en el dispositivo 500 de memoria externa después del cálculo de mezcla descendente es suficientemente grande como para ocupar una parte significativa del bus de memoria. Dicha ocupación tiene un efecto negativo sobre otros procesamientos realizados por el dispositivo 500 de memoria externa.

20 Se describirá un dispositivo convencional de procesamiento de señales. Una parte de los datos codificados de una pluralidad de canales puede ser compartida en común por los canales. Por ejemplo, datos codificados de la banda de alta frecuencia que estén incluidos en por lo menos uno de la pluralidad de canales y compartidos por la pluralidad de canales se decodifican para formar datos decodificados de la banda de alta frecuencia. Datos codificados de la banda de baja frecuencia para cada canal se decodifican para formar datos decodificados de la banda de baja frecuencia. Los datos decodificados de la banda de baja frecuencia se acoplan a los datos decodificados de la banda de alta frecuencia para formar datos decodificados para cada canal.

25 Dicha decodificación se describirá haciendo referencia a las Figuras 19, 20 y 21.

30 La Figura 20 es un diagrama de bloques de un procesador convencional 1350 de señales para realizar la decodificación de señales antes descrita. Tal como se muestra en la Figura 20, el flujo continuo de bits se almacena temporalmente en un dispositivo 1301 de memoria interna, y es analizado por un analizador 1300 de sintaxis de flujos continuos de bits. De este modo, se extraen datos requeridos. Se forman datos exponenciales para un dominio de frecuencia por medio de un decodificador 1302 de secciones exponenciales basándose en los datos extraídos. Por medio de un asignador 1303 de bits de datos de mantisa, basándose en los datos exponenciales para el dominio de frecuencia, se determina una magnitud de asignación de bits de datos de mantisa. Por medio de un decodificador 1304 de secciones de mantisa, basándose en la magnitud de asignación de bits de datos de mantisa, se forman datos de mantisa. Por medio de un dispositivo 1305 de formación de datos de dominio de frecuencia, basándose en los datos formados por el decodificador 1302 de secciones exponenciales y el decodificador 1304 de secciones de mantisa, se forman datos del dominio de la frecuencia.

40 El dispositivo 1305 de formación de datos del dominio de la frecuencia decodifica datos codificados, para un canal arbitrario, según la siguiente regla. Los datos codificados de alta frecuencia que están incluidos en por lo menos uno de una pluralidad de canales y compartidos por la pluralidad de canales se decodifican para obtener datos decodificados de la banda de alta frecuencia, y los datos decodificados de la banda de alta frecuencia se multiplican por la relación de la potencia de la señal de un canal preestablecido obtenido por un codificador con respecto a la potencia de la señal de un canal arbitrario. El resultado se acopla a los datos decodificados de baja frecuencia para un canal arbitrario. De este modo, se obtienen datos decodificados para el canal arbitrario.

50 Los datos decodificados del dominio de la frecuencia obtenidos se convierten en datos decodificados del dominio del tiempo por medio de un conversor 1306 de dominio de frecuencia-dominio de tiempo, y el resultado se convierte en datos PCM, a los cuales se les da salida.

La Figura 21 muestra esquemáticamente la decodificación de datos codificados, para un canal arbitrario.

55 En la etapa 141, se decodifican datos en un canal preestablecido 1400 para formar un área 1402 de datos decodificados del dominio de baja frecuencia y un área 1403 de datos decodificados de la banda de alta frecuencia, que es compartida por una pluralidad de canales. En la etapa 142, el área 1403 de datos decodificados de la banda de alta frecuencia se multiplica por una relación α de una potencia de la señal para el canal preestablecido 1400 obtenido por el codificador con respecto a los datos decodificados 1404 de la banda de alta frecuencia para un canal arbitrario 1401, formando de este modo datos decodificados 1404 de alta frecuencia para el canal arbitrario 1401. En la etapa 143, datos decodificados 1405 de la banda de baja frecuencia para el canal arbitrario 1401 se acoplan a los datos decodificados 1404 de la banda de alta frecuencia para formar datos decodificados para el canal 1401.

65 Al usar datos codificados de la banda de alta frecuencia que son compartidos por una pluralidad de canales, no es necesario transferir los datos codificados de la banda de alta frecuencia para cada uno de los canales. De este modo, se mejora la eficacia de la transferencia.

ES 2 340 111 T3

Para realizar dicha decodificación, se señala un flujo continuo de bits almacenado en el dispositivo 1301 de memoria interna (Figura 20) mediante una pluralidad de punteros mientras se extraen datos requeridos a partir del flujo de bits. Dicha realización se describirá haciendo referencia a la Figura 19.

5 Se decodifica el canal preestablecido 1400. A continuación, una sección 1201 de mantisa y una sección exponencial 1202 de datos codificados de la banda de baja frecuencia para el canal arbitrario 1401 incluidos en un flujo continuo 1200 de bits son señaladas por punteros respectivos 1203 y 1204 y, por lo tanto, son leídas para decodificar los datos codificados de baja frecuencia. Una sección 1201 de mantisa y una sección exponencial 1202 de datos codificados de la banda de alta frecuencia para el canal preestablecido 1400 son señaladas por punteros respectivos 1203 y 1204 y, por lo tanto, son leídas para decodificar los datos codificados de alta frecuencia.

Por consiguiente, es necesario controlar el movimiento de los punteros 1203 y 1204 para rebobinar según se indica mediante las flechas 1205 y 1206. Además, es necesario almacenar el flujo continuo de bits en el dispositivo de memoria hasta que se decodifiquen datos de todos los canales que comparten los datos codificados de la banda de alta frecuencia. La decodificación de datos de todos los canales que comparten los datos codificados de la banda de alta frecuencia requiere una capacidad de memoria suficientemente grande para almacenar el flujo continuo de bits.

Por otra parte, se demanda que la decodificación de los datos codificados de la banda de alta frecuencia, que impone una carga mayor que la decodificación de datos habituales codificados de la banda de baja frecuencia, reduzca la carga.

En los campos de las películas y la radiodifusión, se realizan una grabación y una reproducción multicanal (por ejemplo, 5.1 canales) usando una tecnología de compresión de audio digital. No obstante, la reproducción de una señal de audio multicanal en el hogar está limitada, ya que la mayoría de los televisores generales de uso doméstico tienen dos o menos canales de salida. Se ha demandado observar que la reproducción multicanal se obtenga incluso mediante equipos AV que tengan una función de reproducción de dos o menos audios, usando tecnologías de control de campos sonoros o de control de imágenes sonoras.

Recientemente, como tecnología de compresión de audio se ha usado frecuentemente una tecnología de conversión del dominio de la frecuencia tal como, por ejemplo, MDCT. En el presente caso, se describirá una tecnología convencional de control de imágenes sonoras así como una tecnología de compresión de audio que usa una conversión del dominio de la frecuencia - dominio del tiempo.

La Figura 23 es un diagrama de bloques que muestra una estructura básica de un dispositivo convencional de localización de imágenes sonoras (reproductor de imágenes sonoras) 2500. En primer lugar, se describirá un método de localización de una imagen sonora a la derecha y delante de un oyente 2010 usando altavoces 2008-1 y 2008-2. Los altavoces 2008-1 y 2008-2 están situados delante con respecto al oyente 2010. Tal como se muestra en la Figura 23, el dispositivo 2500 de localización de imágenes sonoras incluye una fuente 2004 de señales, un divisor 2006 de señales, procesadores 2001-1 y 2001-2 de señales, conversores D/A 2007-1 y 2007-2, y altavoces 2008-1 y 2008-2 de control.

La fuente 2004 de señales recibe una señal de audio PCM $S(t)$. El divisor 2006 de señales distribuye la señal de audio $S(t)$ hacia los canales izquierdo (L) y derecho (R). El procesador 2001-1 de señales es un filtro digital que tiene una característica de transmisión $hL(n)$, y el procesador 2001-2 de señales es un filtro digital que tiene una característica de transmisión $hR(n)$. Una salida digital del procesador 2001-1 de señales es convertida en una señal analógica por el conversor D/A 2007-1 y enviada hacia el altavoz 2008-1 de control dispuesto a la izquierda de la hoja de la Figura 23. Una salida digital del procesador 2001-2 de señales es convertida en una señal analógica por el conversor D/A 2007-2 y enviada hacia el altavoz 2008-2 de control dispuesto a la derecha de la hoja de la Figura 23.

La Figura 24 es un diagrama de bloques del procesador 2001-1 de señales. El procesador 2001-2 de señales tiene la misma estructura. El procesador 2001-1 de señales es un filtro FIR que incluye n segmentos de circuitos 2011-1 a 2011- n de retardo, $n+1$ segmentos de multiplicadores 2012-1 a 2012- $(n+1)$, y un sumador 2013. Los multiplicadores 2012-1 a 2012- $(n+1)$ están conectados a entradas y salidas de los circuitos 2011-1 a 2011- n de retardo, y las salidas de los multiplicadores 2012-1 a 2012- $(n+1)$ se suman entre sí por medio del sumador 2013 y son llevadas a la salida.

Haciendo referencia a las Figuras 23 y 24, el dispositivo convencional 2500 de localización de imágenes sonoras funciona de la siguiente manera. En la Figura 23, a la función de transferencia entre el altavoz 2008-1 y el oído del oyente 2010 se le hace referencia como "respuesta impulsional", y el valor de la respuesta impulsional entre el altavoz 2008-1 y el oído izquierdo del oyente 2010 es $h1(t)$. A continuación, se describirá el funcionamiento en el dominio del tiempo usando la respuesta impulsional. La respuesta impulsional $h1(t)$ es, de forma más precisa, una respuesta en la posición del tímpano izquierdo del oyente 2010 provocada cuando se introduce una señal de audio en el altavoz 2008-1. Por simplicidad, la medición se realiza siempre en la entrada de la glándula ceruminosa. Se obtiene el mismo efecto cuando se considera con respecto al dominio de la frecuencia.

El valor de la respuesta impulsional entre el altavoz 2008-1 y el oído derecho del oyente 2010 es $h2(t)$. El valor de la respuesta impulsional entre el altavoz 2008-2 y el oído izquierdo del oyente 2010 es $h3(t)$. El valor de la respuesta

ES 2 340 111 T3

impulsional entre el altavoz 2008-2 y el oído derecho del oyente 2010 es $h_4(t)$. Un altavoz 2009 se considera como una fuente de sonido virtual posicionada a la derecha y delante del oyente 2010. El valor de la respuesta impulsional entre el altavoz virtual 2009 y el oído izquierdo del oyente 2010 es $h_5(t)$. El valor de la respuesta impulsional entre el altavoz virtual 2009 y el oído derecho del oyente 2010 es $h_6(t)$.

5

En una estructura de este tipo, cuando se da salida a una señal de audio $S(t)$ de la fuente 2004 de señales desde el altavoz virtual 2009, el sonido que llega al oído izquierdo del oyente 2010 se expresa mediante la expresión (1), y el sonido que llega al oído derecho del oyente 2010 se expresa mediante la expresión (2).

10

$$L(t) = S(t) * h_5(t) \quad \dots (1)$$

$$R(t) = S(t) * h_6(t) \quad \dots (2)$$

15

En las expresiones (1) y (2), el símbolo “*” representa una operación de convolución. En realidad, la función de transferencia del altavoz y otras similares se multiplican, pero en este caso estos elementos se ignoran. Alternativamente, la función de transferencia del altavoz y otras similares se pueden considerar incluidas en $h_5(t)$ y $h_6(t)$.

20

Las respuestas impulsionales y las señales $S(t)$ se considera que son señales digitales discretas y se expresan respectivamente como:

$$L(t) \rightarrow L(n)$$

$$R(t) \rightarrow R(n)$$

25

$$h_5(t) \rightarrow h_5(n)$$

$$h_6(t) \rightarrow h_6(n)$$

30

$$S(t) \rightarrow S(n)$$

En las representaciones anteriores, la letra “n” indica un entero. Cuando T es un tiempo de muestreo, “n” en paréntesis se expresa de forma más precisa como nT . En este caso, se omite “T”.

35

Las expresiones (1) y (2) se expresan respectivamente como la expresión (3) y (4), y el símbolo “*” que representa la operación de convolución se sustituye por “x”, que representa la multiplicación.

$$L(n) = S(n) \times h_5(n) \quad \dots (3)$$

$$R(n) = S(n) \times h_6(n) \quad \dots (4)$$

40

La señal $S(t)$, que se obtiene a la salida de los altavoces 2008-1 y 2008-2 y llega al oído izquierdo del oyente 2010, se expresa con la expresión (5).

45

$$\begin{aligned} L'(t) &= S(t) * h_L(t) * h_1(t) \\ &+ S(t) * h_R(t) * h_3(t) \end{aligned} \quad \dots (5)$$

La señal $S(t)$, que se obtiene a la salida de los altavoces 2008-1 y 2008-2 y llega al oído derecho del oyente 2010, se expresa mediante la expresión (6).

50

$$\begin{aligned} R'(t) &= S(t) * h_L(t) * h_2(t) \\ &+ S(t) * h_R(t) * h_4(t) \end{aligned} \quad \dots (6)$$

55

Las expresiones (5) y (6) se expresan como las expresiones (8) y (9) usando la respuesta impulsional.

$$\begin{aligned} L'(n) &= S(n) \times h_L(n) \times h_1(n) \\ &+ S(n) \times h_R(n) \times h_3(n) \end{aligned} \quad \dots (8)$$

60

$$\begin{aligned} R'(n) &= S(n) \times h_L(n) \times h_2(n) \\ &+ S(n) \times h_R(n) \times h_4(n) \end{aligned} \quad \dots (9)$$

65

En este caso, $h_L(n)$ representa la característica de transmisión del procesador 2001-1 de señales, y $h_R(n)$ representa la característica de transmisión del procesador 2001-2 de señales.

ES 2 340 111 T3

La siguiente descripción se realiza con la premisa de que cuando la función de transferencia entre el oído y el altavoz es la misma, al sonido se le da salida en la misma dirección. En general, esta premisa es correcta. Cuando se considera la expresión (10), se genera la expresión (11).

$$L(n) = L'(n) \quad \dots (10)$$

$$h5(n) = hL(n)xh1(n) + hR(n)xh3(n) \quad \dots (11)$$

De modo similar, cuando se considera la expresión (12), se genera la expresión (13).

$$R(n) = R'(n) \quad \dots (12)$$

$$h6(n) = hL(n)xh2(n) + hR(n)xh4(n) \quad \dots (13)$$

Para que el oyente 2010 pueda oír el sonido preestablecido desde la derecha y delante del oyente 2010 en donde se considera que existe el altavoz virtual 2009, los valores de $hL(n)$ y $hR(n)$ se determinan de manera que cumplan las expresiones (11) y (13). Por ejemplo, cuando las expresiones (11) y (13) se expresan mediante la representación del dominio de la frecuencia, la operación de convolución se sustituye por la multiplicación, y los otros elementos se sustituyen por funciones de transferencia obtenidas mediante la aplicación de la FFT de los valores de respuestas impulsionales. Como la función de transferencia no es la del filtro FIR, la función de transferencia del filtro FIR se obtiene mediante estas dos expresiones.

En el caso en el que a una señal $S(n)$ y a la $hL(n)$ convolucionada se les dé salida desde el altavoz 2008-1 y a una señal $S(n)$ y a la $hR(n)$ convolucionada se les dé salida desde el altavoz 2008-2 usando $hL(n)$ y $hR(n)$ determinadas de esta manera, el oyente 2010 percibe el sonido como saliendo desde la derecha y delante en la zona en la que se supone que existe el altavoz virtual 2009. La Figura 24 muestra una estructura de un filtro FIR. El filtro FIR mostrado en la Figura 24 localiza una imagen sonora en una posición arbitraria por medio del procesamiento de señales antes descrito.

No obstante, la estructura descrita anteriormente requiere proporcionar un filtro FIR para cada uno de los canales y la realización de una operación de convolución numerosas veces, con el fin de proporcionar una función de transferencia real con respecto a la cabeza. Cuando aumentan el número de filtros y/o el número de canales, la carga impuesta sobre la frecuencia de funcionamiento y el hardware resulta excesivamente elevada para un uso práctico. El número de tomas de los filtros FIR se puede reducir para un uso práctico, aunque es necesario un cierto número de tomas para mantener la precisión de la función de transferencia con respecto a la cabeza. Cuando el número de tomas es excesivamente pequeño, la imagen sonora es borrosa o la calidad del sonido se deteriora.

Sistema para reproducir un soporte que incluye datos de vídeo y datos de audio en un formato comprimido, tal como un DVD (disco de vídeo digital). En un sistema de este tipo, los datos de entrada de vídeo y de audio se dividen en una pluralidad de paquetes y a continuación se multiplexan. El vídeo y el audio se reproducen separando los datos de vídeo (a los que se hace referencia también como "señal de vídeo") y los datos de audio (a los que se hace referencia también como "señal de audio") a partir de dichos datos de entrada y decodificando dichos datos separados. Se describirá un sistema convencional usando un DVD como ejemplo.

Los datos de vídeo se comprimen mediante MPEG2 e incluyen tres tipos de datos de imágenes, es decir, imagen I, imagen P e imagen B. En la normativa NTSC, cada imagen se graba en la unidad de 1/60 segundos en el caso de una estructura de campo y en la unidad de 1/30 segundo en el caso de una estructura de cuadro.

Las normativas de audio ilustrativas usadas en el DVD incluyen AC-3 y MPEG-2BC. En dichas normativas, una trama incluye 1.536 muestras de audio, con la frecuencia de muestreo de 48 kHz. Los datos se graban en un DVD en el estado de compresión a la unidad de 32 ms.

Para reproducir datos de audio y vídeo que se graban con diferentes unidades de tiempo, se requiere una sincronización de los datos. En el caso de un DVD, los datos de vídeo y audio se sincronizan para darles salida bajo el control de una indicación de tiempo de programa (PTS) fijada a cada paquete. En otras palabras, el tiempo para reproducir los datos de vídeo y el tiempo para reproducir los datos de vídeo se ajustan de forma independiente.

Se describirá la reproducción de alta velocidad realizada en dicho sistema. En general, se usan los siguientes métodos para reproducir datos de vídeo a una velocidad elevada.

(1-1) Reproducir solamente la imagen I (velocidad de reproducción: aproximadamente entre 6 y 7 veces la normal)

(1-2) Reproducir solamente las imágenes I y P (velocidad de reproducción: aproximadamente entre 1,5 y 3 veces la normal)

(1-3) Reproducir imágenes I y P y una parte de la imagen B (velocidad de reproducción: aproximadamente entre 1 y 1,5 veces la normal).

ES 2 340 111 T3

Como el número de cada tipo de imágenes varía según el método de codificación, la velocidad de bits y similares, la velocidad de reproducción para la reproducción de alta velocidad no es constante y es posible que resulte tan diversa como desde aproximadamente 1,5 a aproximadamente 7 veces mediante cualquiera de los métodos (1-1), (1-2) ó (1-3).

5

Para reproducir datos de audio a una velocidad elevada se usan los siguientes métodos.

(2-1) Rebajar datos de salida y alisar puntos no continuos.

10

(2-2) Eliminar partes mudas.

15

Según el método (2-1), la velocidad de reproducción es fija. Por lo tanto, cuando la velocidad de reproducción de los datos de vídeo es mayor que la velocidad de reproducción de los datos de audio, el sonido continúa pero el vídeo no se puede reproducir a una velocidad mayor que la de los datos de audio. Cuando la velocidad de reproducción de los datos de vídeo es menor que la velocidad de reproducción de los datos de audio, el sonido no avanza.

20

El método (2-2) es difícil de usar en la práctica debido a los problemas de que resulta difícil elevar la velocidad de reproducción de los datos de audio hasta la velocidad de reproducción más alta de los datos de vídeo (velocidad máxima), y de que el procesamiento para detectar una parte muda requiere una carga elevada.

25

En general, la reproducción de alta velocidad de un soporte de grabación es usada principalmente por el consumidor para buscar una escena. En la mayoría de los DVDs que están disponibles convencionalmente, únicamente se reproducen los datos de vídeo para la reproducción de alta velocidad sin dar salida a datos de audio.

30

La solicitud de patente europea EP 0 681 398 A2 da a conocer un procesador de señales de audio que comprende: una sección de control para indicar una velocidad de reproducción; un procesador de señales de entrada para procesar una señal de entrada obtenida como resultado de multiplexar una señal de audio y una señal de vídeo y dar salida a una señal de audio y una señal de vídeo; una memoria intermedia de flujos continuos de audio para almacenar temporalmente la señal de audio obtenida a la salida del procesador de señales de entrada; una memoria intermedia de flujos continuos de vídeo para almacenar temporalmente la señal de vídeo obtenida a la salida del procesador de señales de entrada; un procesador de audio para extraer la señal de audio de la memoria intermedia de flujos continuos de audio y procesar la señal de audio con el fin de formar una señal de audio de salida; un procesador de vídeo para extraer la señal de vídeo de la memoria intermedia de flujos continuos de vídeo y procesar la señal de vídeo, y realizar la reproducción de alta velocidad de la señal de vídeo en respuesta a una instrucción de la sección de control para formar una señal de vídeo de salida; y un controlador de memoria intermedia para supervisar un estado de la memoria intermedia de flujos continuos de audio y la memoria intermedia de flujos continuos de vídeo y controlar la entrada y la salida de datos de manera que el procesador de audio realice la reproducción de alta velocidad de la señal de audio cuando una capacidad libre de la memoria intermedia de flujos continuos de audio o una cantidad de datos restantes en la memoria intermedia de flujos continuos de vídeo llegue a ser menor que un nivel preestablecido.

40

Sumario de la invención

45

La presente invención proporciona un procesador de señales de audio y un método de realización de una reproducción de alta velocidad de una señal de audio en un procesador de señales de audio según se describe en las reivindicaciones adjuntas independientes y subordinadas.

50

De este modo, la invención descrita en la presente memoria posibilita las ventajas de (1) proporcionar un aparato de decodificación de audio para realizar un uso eficaz de un bus de memoria; (2) proporcionar un dispositivo de procesamiento de señales para aliviar el procesamiento de decodificación de datos codificados que es compartido por todos los canales sin requerir un dispositivo de memoria para almacenar datos codificados para todos los canales hasta que se haya completado el procesamiento de decodificación; (3) proporcionar un dispositivo de localización de imágenes sonoras para proporcionar, mediante una cantidad menor de operaciones, un nivel similar de sensación de localización al obtenido cuando se usa un número mayor de tomas de filtros digitales, y un método para controlar la imagen sonora usando dicho dispositivo de localización de imágenes sonoras; y (4) un dispositivo de procesamiento de señales de audio para simplificar el procesamiento de las señales y reproducir datos de audio según la velocidad de reproducción de los datos de vídeo con una menor desconexión del sonido, y un método para realizar una reproducción de alta velocidad de datos de audio usando dicho dispositivo de procesamiento de señales de audio.

55

60

Estas y otras ventajas de la presente invención se pondrán de manifiesto para los expertos en la materia a partir de la descripción detallada siguiente haciendo referencia a las figuras adjuntas.

Breve descripción de los dibujos

65

La Figura 37 es un diagrama de bloques que ilustra una estructura de un dispositivo de procesamiento de señales de audio en un décimo ejemplo según la presente invención;

la Figura 38 es un diagrama de bloques que ilustra una estructura de un dispositivo de procesamiento de señales de audio en un undécimo ejemplo según la presente invención;

ES 2 340 111 T3

la Figura 39 es un diagrama de bloques que ilustra una estructura de un dispositivo de procesamiento de señales de audio en un duodécimo ejemplo según la presente invención;

5 la Figura 40 representa un método para eliminar una parte de un flujo continuo de audio en un dispositivo de procesamiento de señales de audio según la presente invención;

la Figura 41 representa otro método para eliminar una parte de un flujo continuo de audio en un dispositivo de procesamiento de señales de audio según la presente invención;

10 la Figura 42 representa todavía otro método para eliminar una parte de un flujo continuo de audio en un dispositivo de procesamiento de señales de audio según la presente invención;

la Figura 43 representa aún otro método para eliminar una parte de un flujo continuo de audio en un dispositivo de procesamiento de señales de audio según la presente invención;

15 la Figura 44 representa una cantidad de datos restantes en una memoria intermedia de flujos continuos de audio y una memoria intermedia de flujos continuos de vídeo en el dispositivo de procesamiento de señales de audio en los ejemplos décimo y duodécimo; y

20 la Figura 45 representa una cantidad de datos restantes en una memoria intermedia de flujos continuos de audio y una memoria intermedia de flujos continuos de vídeo en el dispositivo de procesamiento de señales de audio en los ejemplos undécimo y duodécimo.

25 **Descripción de las formas de realización preferidas**

A continuación en la presente memoria se describirá la presente invención por medio de ejemplos ilustrativos haciendo referencia a los dibujos adjuntos.

30 Ejemplo 10

Se describirá, haciendo referencia a la Figura 37, un dispositivo 3700 de procesamiento de señales de audio en un décimo ejemplo según la presente invención. La Figura 37 es un diagrama de bloques que ilustra el dispositivo 3700 de procesamiento de señales de audio en el décimo ejemplo. El dispositivo 3700 de procesamiento de señales de audio incluye un procesador 3002 de flujos continuos de entrada, una memoria intermedia 3003 de flujos continuos de audio, una memoria intermedia 3004 de flujos continuos de vídeo, un controlador 3005A de memorias intermedias, un controlador 3006, un procesador 3007 de audio, y un procesador 3008 de vídeo.

40 Un flujo continuo 3001 de entrada que se introducirá en el procesador 3002 de flujos continuos de entrada es datos de salida de un DVD o datos equivalentes. En otras palabras, el procesador 3002 de flujos continuos de entrada recibe una señal de vídeo o una señal de audio que está comprimida y multiplexada. En este ejemplo, el flujo continuo 3001 de entrada es una salida de flujo continuo de datos de un DVD, los datos de vídeo están en conformidad con el MPEG2 y los datos de audio están en conformidad con el AC-3 por razones de simplicidad. También se pueden usar otros tipos de flujo continuo de datos de una manera similar.

50 Cuando el flujo continuo 3001 de entrada se introduce en el procesador 3002 de flujos continuos de entrada, el procesador 3002 de flujos continuos de entrada extrae datos de vídeo y datos de audio a reproducir a partir del flujo continuo 3001 de entrada y almacena los datos de vídeo en la memoria intermedia 3004 de flujos continuos de vídeo y los datos de audio en la memoria intermedia 3003 de flujos continuos de audio. Llegado este momento, el controlador 3005A de memorias intermedias supervisa la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio.

55 En un estado de reproducción normal, cuando los datos de vídeo se introducen en el procesador 3008 de vídeo, el procesador 3008 de vídeo decodifica los datos de vídeo en una señal 3010 de vídeo de salida. Cuando los datos de audio se introducen en el procesador 3007 de audio, el procesador 3007 de audio decodifica y convierte los datos de audio en una señal 3009 de audio de salida.

60 En un estado de reproducción de alta velocidad, el procesador 3008 de vídeo sigue una instrucción del controlador 3006 para realizar una reproducción de alta velocidad a una velocidad preestablecida. Para realizar la reproducción de alta velocidad, el procesador 3007 de audio iguala la altura tonal del sonido con la del estado de reproducción normal y descarta una parte de los datos de audio. En el caso en el que los datos de vídeo se produzcan en conformidad con el MPEG2, la reproducción de alta velocidad a la velocidad preestablecida se realiza según una de las siguientes reglas.

65 (1-1) Reproducir solamente la imagen I (velocidad de reproducción: aproximadamente entre 6 y 7 veces la normal)

ES 2 340 111 T3

(1-2) Reproducir imágenes I y P (velocidad de reproducción: entre 1,5 y 3 veces la normal)

(1-3) Reproducir imágenes I y P y una parte de la imagen B (velocidad de reproducción: entre 1 y 1,5 veces la normal).

5

Se pueden usar otros métodos diferentes al (1-1), (1-2) y (1-3).

10 Durante la reproducción de alta velocidad, el controlador 3005A de memorias intermedias supervisa la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio. Se realiza una reproducción normal hasta que la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio se hace menor que un valor preestablecido W. Cuando la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio se hace menor que el valor preestablecido W, el controlador 3005A de memorias intermedias informa al procesador 3007 de audio sobre la capacidad libre restante. El valor preestablecido W se puede fijar a varios valores según el sistema. En este ejemplo, el valor preestablecido W se fija a 0. El control se realiza de una manera similar cuando el valor preestablecido W se fija a un valor diferente.

15 Cuando la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio llega a 0, el procesador 3007 de audio realiza una reproducción de alta velocidad de los datos de audio eliminando una parte de los datos de audio de salida. Dicho comportamiento se describirá haciendo referencia a la Figura 44. La Figura 44 muestra los estados de la memoria intermedia 3003 de flujos continuos de audio y la memoria intermedia 3004 de flujos continuos de vídeo durante la reproducción. Una parte sombreada representa un área de datos, y una parte en blanco representa un área utilizable.

20 En el caso en el que los datos de vídeo se reproduzcan a una velocidad elevada y la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio no llegue a 0, la memoria intermedia 3003 de flujos continuos de audio y la memoria intermedia 3004 de flujos continuos de vídeo se encuentran en el estado 2 en la Figura 44. Como todavía quedan datos de vídeo en la memoria intermedia 3004 de flujos continuos de vídeo, solamente los datos de vídeo se reproducen a una alta velocidad mediante el procesador 3008 de vídeo. Como se introduce un flujo continuo de audio según la velocidad de reproducción de los datos de vídeo, la cantidad de los datos de audio a decodificar para reproducción normal es menor que la cantidad de datos de entrada. De este modo, la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio llega a 0 (estado 1).

30 Cuando la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio llega a 0, el controlador 3005A de memorias intermedias transporta dicha información hacia el procesador 3007 de audio. En respuesta, el procesador 3007 de audio descarta una cantidad preestablecida de los datos de audio mediante evacuación, y retoma la decodificación de los datos de audio a una velocidad normal a partir de la parte que viene inmediatamente después de la parte descartada de los datos de audio.

35 A continuación se describirán en la presente memoria la cantidad de datos preestablecida para descartar y métodos de descarte (es decir, eliminación).

(i) Borrado de la memoria intermedia de flujos continuos de audio (evacuación)

40 Los datos de la memoria intermedia 3003 de flujos continuos de audio se evacúan intermitentemente de forma parcial o total borrando la memoria intermedia 3003 de flujos continuos de audio para rebajar parcialmente el flujo continuo antes de la decodificación. De este modo, se reduce la cantidad de datos de audio a reproducir para la reproducción de alta velocidad. Una cantidad preestablecida de datos de audio a descartar es una cantidad arbitraria que es menor que el tamaño de la memoria intermedia 3003 de flujos continuos de audio en el sistema usado.

50 En la Figura 40 se muestran los datos de audio reproducidos de esta manera. La Figura 40 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B en la reproducción de alta velocidad obtenida cuando se borra la memoria intermedia 3003 de flujos continuos de audio. En el ejemplo mostrado en la Figura 40, se eliminan los datos desde una parte central de la trama 4 a una parte central de la trama 7 borrando la memoria intermedia 3003 de flujos continuos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual al flujo continuo de audio de salida 1A después de que se haya eliminado la sección A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

55 Este método es sencillo y relativamente fácil de llevar a cabo. No obstante, como los datos de audio no se pueden procesar trama a trama, se puede producir un error no deseable del flujo continuo. Como el contenido de la memoria intermedia 3003 de flujos continuos de audio se elimina totalmente, no se puede dar salida a datos de audio hasta que se introduzcan los datos correspondientes a la siguiente trama.

(ii) Restricción del flujo continuo de audio de entrada

65

La transferencia del flujo continuo 3001 de entrada desde el procesador 3002 de entrada a la memoria intermedia 3003 de flujos continuos de audio se interrumpe durante un periodo de tiempo preestablecido. En otras palabras, una parte del flujo continuo 3001 de entrada se elimina mediante una no transferencia. De este modo, la cantidad de datos

ES 2 340 111 T3

de audio a reproducir se reduce para la reproducción de alta velocidad. Se determina una cantidad preestablecida de datos de audio a descartar por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), es necesario descartar, cada vez que se interrumpe la transferencia, la cantidad de datos de audio que es igual a o mayor que $(n-1)$ tramas de audio.

En la Figura 41 se muestran los datos de audio reproducidos de esta manera. La Figura 41 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la restricción de la transferencia del flujo continuo 3001 de entrada para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 41, los datos desde una parte central de la trama 4 a una parte central de la trama 7 se eliminan restringiendo la entrada del flujo continuo 3001 de entrada. Como consecuencia, el flujo continuo 1B de audio de salida a decodificar durante la reproducción de alta velocidad es igual al flujo continuo 1A de audio de salida después de que se haya eliminado la sección A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. No obstante, como los datos de audio no se pueden procesar trama a trama, puede producirse un error no deseable en el flujo continuo. Además, no se puede dar salida a datos de audio hasta que se introduzcan los datos para la siguiente trama.

(iii) Omisión del flujo continuo de audio de entrada

El procesador 3007 de audio omite de una a varias tramas de datos de audio basándose en un procesamiento trama a trama. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Se determina una cantidad preestablecida de datos de audio a descartar por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), cada vez que se omiten los datos es necesario descartar la cantidad de datos de audio que es igual a o mayor que $(n-1)$ tramas de audio.

En la Figura 42 se muestran los datos de audio reproducidos de esta manera. La Figura 42 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la omisión parcial de los datos de audio para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 42, los datos desde la trama 4 a la trama 7 se eliminan omitiendo los datos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual al resultado de eliminar la sección A del flujo continuo de audio de salida 1A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. Además, como los datos de audio se procesan trama a trama, no se produce un error en el flujo continuo.

(iv) Interrupción de la salida de los datos de audio

El procesador 3007 de audio interrumpe la salida de una a varias tramas de datos de audio. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Un valor mínimo de una cantidad preestablecida de datos de audio a descartar mediante la interrupción de la salida se determina por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), es necesario descartar, cada vez que se interrumpe la salida, la cantidad de datos de audio que es igual a o mayor que $(n-1)$ tramas de audio.

En la Figura 43 se muestran los datos de audio reproducidos de esta manera. La Figura 43 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la interrupción de la salida de los datos de audio para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 43, los datos desde la trama 4 a la trama 7 se eliminan interrumpiendo la salida de los datos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual al resultado obtenido mediante al eliminar la sección A del flujo continuo de audio de salida 1A después de la sección A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. Además, como los datos de audio se procesan trama a trama, no se produce un error en el flujo continuo.

Tal como se ha descrito anteriormente, la reproducción de alta velocidad de datos de audio se realiza según la velocidad de reproducción de los datos de vídeo sin cambiar la velocidad de reproducción de los datos de vídeo mediante el descarte de una parte del flujo continuo de vídeo y audio por medio de uno de los métodos (i) a (iv) cada vez que la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio llega a 0. Los métodos (i) a (iv) antes mencionados reducen la discontinuidad del sonido. Por consiguiente, un dispositivo de procesamiento de señales de audio en el décimo ejemplo reproduce datos de audio a una velocidad elevada según la velocidad de reproducción de los datos de vídeo, con menos discontinuidad del sonido y de una manera más sencilla.

ES 2 340 111 T3

Ejemplo 11

Se describirá, haciendo referencia a las figuras, un dispositivo 3800 de procesamiento de señales de audio en un undécimo ejemplo según la presente invención. La Figura 38 es un diagrama de bloques que ilustra el dispositivo 3800 de procesamiento de señales de audio en el undécimo ejemplo. El dispositivo 3800 de procesamiento de señales de audio incluye un procesador 3002 de flujos continuos de entrada, una memoria intermedia 3003 de flujos continuos de audio, una memoria intermedia 3004 de flujos continuos de vídeo, un controlador 3005B de memorias intermedias, un controlador 3006, un procesador 3007 de audio, y un procesador 3008 de vídeo.

Un flujo continuo 3001 de entrada que se introducirá en el procesador 3002 de flujos continuos de entrada es datos de salida de un DVD o datos equivalentes. En otras palabras, el procesador 3002 de flujos continuos de entrada recibe una señal de vídeo o una señal de audio que está comprimida y multiplexada. También en este ejemplo, el flujo continuo 3001 de entrada es una salida de flujo continuo de datos de un DVD, los datos de vídeo están en conformidad con el MPEG2 y los datos de audio están en conformidad con el AC-3 por razones de simplicidad. También se pueden usar otros tipos de flujo continuo de datos de una manera similar.

Cuando el flujo continuo 3001 de entrada se introduce en el procesador 3002 de flujos continuos de entrada, el procesador 3002 de flujos continuos de entrada extrae datos de vídeo y datos de audio a reproducir a partir del flujo continuo 3001 de entrada y almacena los datos de vídeo en la memoria intermedia 3004 de flujos continuos de vídeo y los datos de audio en la memoria intermedia 3003 de flujos continuos de audio. Llegado este momento, el controlador 3005B de memorias intermedias supervisa la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo.

En un estado de reproducción normal, cuando los datos de vídeo se introducen en el procesador 3008 de vídeo, el procesador 3008 de vídeo decodifica los datos de vídeo en una señal 3010 de vídeo de salida. Cuando los datos de audio se introducen en el procesador 3007 de audio, el procesador 3007 de audio decodifica y convierte los datos de audio en una señal 3009 de audio de salida.

En un estado de reproducción de alta velocidad, el procesador 3008 de vídeo sigue una instrucción del controlador 3006 para realizar una reproducción de alta velocidad a una velocidad preestablecida. El procesador 3007 de audio realiza una reproducción normal. En el caso en el que los datos de vídeo se produzcan en conformidad con el MPEG2, la reproducción de alta velocidad a la velocidad preestablecida se realiza según una de las siguientes reglas.

(1-1) Reproducir solamente la imagen I (velocidad de reproducción: aproximadamente entre 6 y 7 veces la normal)

(1-2) Reproducir imágenes I y P (velocidad de reproducción: entre 1,5 y 3 veces la normal)

(1-3) Reproducir imágenes I y P y una parte de la imagen B (velocidad de reproducción: entre 1 y 1,5 veces la normal).

Se pueden usar otros métodos diferentes al (1-1), (1-2) y (1-3).

Durante la reproducción de alta velocidad, el controlador 3005B de memorias intermedias supervisa la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo. Se realiza una reproducción normal hasta que la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo se hace menor que un valor preestablecido V. Cuando la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo se hace menor que el valor preestablecido V, el controlador 3005B de memorias intermedias informa al procesador 3007 de audio sobre la cantidad de datos restante en la memoria intermedia 3004 de flujos continuos de vídeo. El valor preestablecido V se puede fijar a varios valores según el sistema. En este ejemplo, el valor preestablecido V se fija a 0. El control se realiza de una manera similar cuando el valor preestablecido V se fija a un valor diferente.

Cuando la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo llega a 0, el procesador 3007 de audio realiza una reproducción de alta velocidad de los datos de audio eliminando una parte de los datos de audio de salida. Dicho comportamiento se describirá haciendo referencia a la Figura 45. La Figura 45 muestra los estados de la memoria intermedia 3003 de flujos continuos de audio y la memoria intermedia 3004 de flujos continuos de vídeo durante la reproducción. Una parte sombreada representa un área de datos, y una parte en blanco representa un área utilizable.

En el caso en el que los datos de vídeo se reproduzcan a una velocidad elevada y la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo no llegue a 0, la memoria intermedia 3003 de flujos continuos de audio y la memoria intermedia 3004 de flujos continuos de vídeo se encuentran en el estado 2 en la Figura 45. La capacidad libre de la memoria intermedia 3003 de flujos continuos de audio no es 0 y la cantidad de datos restante en la memoria intermedia 3004 de flujos continuos de vídeo no es 0. Solamente los datos de vídeo se reproducen a una velocidad alta por medio del procesador 3008 de vídeo. Como un flujo continuo de audio se introduce según la velocidad de reproducción de los datos de vídeo, la cantidad de los datos de audio a decodificar para reproducción normal es menor que la cantidad de datos de entrada. Como los datos de audio en la memoria intermedia 3003 de flujos continuos de audio no se procesan, no se puede extraer el siguiente flujo continuo de vídeo del flujo continuo

ES 2 340 111 T3

3001 de entrada. De este modo, la cantidad de datos restante en la memoria intermedia 3004 de flujos continuos de vídeo llega a 0 (estado 1).

5 Cuando la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo llega a 0, el controlador 3005B de memorias intermedias transporta dicha información hacia el procesador 3007 de audio. En respuesta, el procesador 3007 de audio descarta una cantidad preestablecida de los datos de audio, y retoma la decodificación de los datos de audio a una velocidad normal a partir de la parte inmediatamente después de la parte descartada de los datos de audio.

10 A continuación se describirán en la presente memoria la cantidad de datos preestablecida a descartar y métodos de descarte.

(i) Borrado de la memoria intermedia de flujos continuos de audio (evacuación)

15 Los datos de la memoria intermedia 3003 de flujos continuos de audio se evacuan de forma parcial o total para rebajar parcialmente el flujo continuo antes de la decodificación. De este modo, se reduce la cantidad de datos de audio a reproducir para la reproducción de alta velocidad. Una cantidad preestablecida de datos de audio a descartar es una cantidad arbitraria que es menor que el tamaño de la memoria intermedia 3003 de flujos continuos de audio en el sistema usado.

20 En la Figura 40 se muestran los datos de audio reproducidos de esta manera. La Figura 40 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B en la reproducción de alta velocidad obtenida cuando se borra la memoria intermedia 3003 de flujos continuos de audio. En el ejemplo mostrado en la Figura 40, se eliminan los datos desde una parte central de la trama 4 a una parte central de la trama 7 borrando la memoria intermedia 3003 de flujos continuos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual a un resultado obtenido al eliminar la sección A del flujo continuo de audio de salida 1A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8 mediante el borrado de la memoria intermedia 3003 de flujos continuos de audio. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

30 Este método es sencillo y relativamente fácil de llevar a cabo. No obstante, como los datos de audio no se pueden procesar trama a trama, se puede producir un error no deseable del flujo continuo. Como el contenido de la memoria intermedia 3003 de flujos continuos de audio se elimina totalmente, no se puede dar salida a datos de audio hasta que se introduzcan los datos correspondientes a la siguiente trama.

35 (ii) Restricción del flujo continuo de audio de entrada

La transferencia del flujo continuo 3001 de entrada desde el procesador 3002 de flujos continuos de entrada a la memoria intermedia 3003 de flujos continuos de audio se interrumpe durante un periodo de tiempo preestablecido. En otras palabras, una parte del flujo continuo 3001 de entrada se elimina mediante una no transferencia. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Se determina una cantidad preestablecida A de datos de audio a descartar por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), es necesario descartar, cada vez que se interrumpe la transferencia, la cantidad de datos de audio que es igual a o mayor que (n-1) tramas de audio.

50 En la Figura 41 se muestran los datos de audio reproducidos de esta manera. La Figura 41 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la restricción de la entrada del flujo continuo 3001 de entrada para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 41, los datos desde una parte central de la trama 4 a una parte central de la trama 7 se eliminan restringiendo la entrada del flujo continuo 3001 de entrada. Como consecuencia, el flujo continuo 1B de audio de salida a decodificar durante la reproducción de alta velocidad es igual a un resultado obtenido al eliminar la sección A del flujo continuo 1A de audio de salida. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

55 Este método es sencillo y relativamente fácil de llevar a cabo. No obstante, como los datos de audio no se pueden procesar trama a trama, puede producirse un error no deseable en el flujo continuo. Además, no se puede dar salida a datos de audio hasta que se introduzcan los datos para la siguiente trama.

60 (iii) Omisión del flujo continuo de audio de entrada

El procesador 3007 de audio omite de una a varias tramas de datos de audio basándose en un procesamiento trama a trama. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Se determina una cantidad preestablecida de datos de audio a descartar por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), cada vez que se omiten los datos es necesario descartar la cantidad de datos de audio que es igual a o mayor que (n-1) tramas de audio.

ES 2 340 111 T3

En la Figura 42 se muestran los datos de audio reproducidos de esta manera. La Figura 42 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la omisión parcial de los datos de audio para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 42, los datos desde la trama 4 a la trama 7 se eliminan omitiendo los datos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual al flujo continuo de audio de salida 1A después de eliminar la sección A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. Además, como los datos de audio se procesan trama a trama, no se produce un error en el flujo continuo.

(iv) Interrupción de la salida de los datos de audio

El procesador 3007 de audio interrumpe la salida de una a varias tramas de datos de audio. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Un valor mínimo de una cantidad preestablecida de datos de audio a descartar mediante la interrupción de la salida se determina por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), es necesario descartar, cada vez que se interrumpe la salida, la cantidad de datos de audio que es igual a o mayor que $(n-1)$ tramas de audio.

En la Figura 43 se muestran los datos de audio reproducidos de esta manera. La Figura 43 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la interrupción de la salida de los datos de audio para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 43, los datos desde la trama 4 a la trama 7 se eliminan interrumpiendo la salida de los datos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual al resultado obtenido al eliminar la sección A del flujo continuo de audio de salida 1A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. Además, como los datos de audio se procesan trama a trama, no se produce un error en el flujo continuo.

Tal como se ha descrito anteriormente, la reproducción de alta velocidad de datos de audio se realiza según la velocidad de reproducción de los datos de vídeo sin cambiar la velocidad de reproducción de los datos de vídeo mediante el descarte de una parte del flujo continuo de vídeo y audio por medio de uno de los métodos (i) a (iv) cada vez que la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo llega a 0. Los métodos (i) a (iv) antes mencionados reducen la discontinuidad del sonido. Por consiguiente, un dispositivo de procesamiento de señales de audio en el undécimo ejemplo reproduce datos de audio a una velocidad elevada según la velocidad de reproducción de los datos de vídeo, con menos discontinuidad del sonido y de una manera más sencilla.

Ejemplo 12

Se describirá, haciendo referencia a las figuras, un dispositivo 3900 de procesamiento de señales de audio en un duodécimo ejemplo según la presente invención. La Figura 39 es un diagrama de bloques que ilustra el dispositivo 3900 de procesamiento de señales de audio en el duodécimo ejemplo. El dispositivo 3900 de procesamiento de señales de audio incluye un procesador 3002 de flujos continuos de entrada, una memoria intermedia 3003 de flujos continuos de audio, una memoria intermedia 3004 de flujos continuos de vídeo, un controlador 3005C de memorias intermedias, un controlador 3006, un procesador 3007 de audio, y un procesador 3008 de vídeo.

Un flujo continuo 3001 de entrada que se introducirá en el procesador 3002 de flujos continuos de entrada es datos de salida de un DVD o datos equivalentes. En otras palabras, el procesador 3002 de flujos continuos de entrada recibe una señal de vídeo o una señal de audio que está comprimida y multiplexada. También en este ejemplo, el flujo continuo 3001 de entrada es una salida de flujo continuo de datos de un DVD, los datos de vídeo están en conformidad con el MPEG2 y los datos de audio están en conformidad con el AC-3 por razones de simplicidad. También se pueden usar otros tipos de flujo continuo de datos de una manera similar.

Cuando el flujo continuo 3001 de entrada se introduce en el procesador 3002 de flujos continuos de entrada, el procesador 3002 de flujos continuos de entrada extrae datos de vídeo y datos de audio a reproducir a partir del flujo continuo 3001 de entrada y almacena los datos de vídeo en la memoria intermedia 3004 de flujos continuos de vídeo y los datos de audio en la memoria intermedia 3003 de flujos continuos de audio. Llegado este momento, el controlador 3005C de memorias intermedias supervisa la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo y la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio.

En un estado de reproducción normal, cuando los datos de vídeo se introducen en el procesador 3008 de vídeo, el procesador 3008 de vídeo decodifica los datos de vídeo en una señal 3010 de vídeo de salida. Cuando los datos de audio se introducen en el procesador 3007 de audio, el procesador 3007 de audio decodifica y convierte los datos de audio en una señal 3009 de audio de salida.

ES 2 340 111 T3

En un estado de reproducción de alta velocidad, el procesador 3008 de vídeo sigue una instrucción del controlador 3006 para realizar una reproducción de alta velocidad a una velocidad preestablecida. El procesador 3007 de audio realiza una reproducción normal. En el caso en el que los datos de vídeo se produzcan en conformidad con el MPEG2, la reproducción de alta velocidad a la velocidad preestablecida se realiza según una de las siguientes reglas.

(1-1) Reproducir solamente la imagen I (velocidad de reproducción: aproximadamente entre 6 y 7 veces la normal)

(1-2) Reproducir imágenes I y P (velocidad de reproducción: entre 1,5 y 3 veces la normal)

(1-3) Reproducir imágenes I y P y una parte de la imagen B (velocidad de reproducción: entre 1 y 1,5 veces la normal).

Se pueden usar otros métodos diferentes al (1-1), (1-2) y (1-3).

Durante la reproducción de alta velocidad, el controlador 3005C de memorias intermedias supervisa la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo y la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio. Se realiza una reproducción normal hasta que la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo se hace menor que un valor preestablecido V ó hasta que la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio se hace menor que un valor preestablecido W. Cuando la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo se hace menor que el valor preestablecido V ó cuando la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio se hace menor que un valor preestablecido W, el controlador 3005C de memorias intermedias informa al procesador 3007 de audio sobre la capacidad libre restante de la memoria intermedia 3003 de flujos continuos de audio o la memoria intermedia 3004 de flujos continuos de vídeo. Los valores preestablecidos W y V se pueden fijar a varios valores según el sistema. En este ejemplo, los valores preestablecidos W y V se fijan a 0. El control se realiza de una manera similar cuando los valores preestablecidos W y V se fijan a un valor diferente.

Cuando la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo o la memoria intermedia 3003 de flujos continuos de audio llega a 0, el procesador 3007 de audio realiza una reproducción de alta velocidad de los datos de audio eliminando una parte de los datos de audio de salida. Dicho comportamiento se describirá haciendo referencia a las Figuras 44 y 45. Las Figuras 44 y 45 muestran los estados de la memoria intermedia 3003 de flujos continuos de audio y la memoria intermedia 3004 de flujos continuos de vídeo durante la reproducción. Una parte sombreada representa un área de datos, y una parte en blanco representa un área utilizable.

En el caso en el que los datos de vídeo se reproduzcan a una velocidad elevada y la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo no llegue a 0, la memoria intermedia 3003 de flujos continuos de audio y la memoria intermedia 3004 de flujos continuos de vídeo se encuentran en el estado 2 en las Figuras 44 y 45. La capacidad libre de la memoria intermedia 3003 de flujos continuos de audio no es 0, y la cantidad de datos restante en la memoria intermedia 3004 de flujos continuos de vídeo no es 0. Solamente los datos de vídeo se reproducen a una velocidad alta por medio del procesador 3008 de vídeo. Como un flujo continuo de audio se introduce según la velocidad de reproducción de los datos de vídeo, la cantidad de los datos de audio a decodificar para la reproducción normal es menor que la cantidad de datos de entrada. Por consiguiente, la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio llega a 0 tal como se muestra en el estado 1 de la Figura 44 ó la cantidad de datos restante en la memoria intermedia 3004 de flujos continuos de vídeo llega a 0 tal como se muestra en el estado 1 de la Figura 45.

Cuando la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio o la cantidad de datos restante en la memoria intermedia 3004 de flujos continuos de vídeo llega a 0, el controlador 3005C de memorias intermedias transporta dicha información hacia el procesador 3007 de audio. En respuesta, el procesador 3007 de audio descarta una cantidad preestablecida de los datos de audio, y retoma la decodificación de los datos de audio a una velocidad normal a partir de la parte inmediatamente después de la parte descartada de los datos de audio.

A continuación se describirán en la presente memoria la cantidad de datos preestablecida a descartar y métodos de descarte.

(i) Borrado de la memoria intermedia 3003 de flujos continuos de audio

Los datos de la memoria intermedia 3003 de flujos continuos de audio se evacuan de forma parcial o total para rebajar parcialmente el flujo continuo antes de la decodificación. De este modo, se reduce la cantidad de datos de audio a reproducir para la reproducción de alta velocidad. Una cantidad preestablecida A de datos de audio a descartar es una cantidad arbitraria que es menor que el tamaño de la memoria intermedia 3003 de flujos continuos de audio en el sistema usado.

En la Figura 40 se muestran los datos de audio reproducidos de esta manera. La Figura 40 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B en la reproducción de alta velocidad como consecuencia del borrado de la memoria intermedia 3003 de flujos continuos de audio. En el ejemplo mostrado en la Figura 40, se eliminan los datos desde una parte central de la trama 4 a una parte central de la trama

ES 2 340 111 T3

7 borrando la memoria intermedia 3003 de flujos continuos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual a un resultado obtenido mediante la eliminación de la sección A del flujo continuo de audio de salida 1A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8 mediante el borrado de la memoria intermedia 3003 de flujos continuos de audio. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. No obstante, como los datos de audio no se pueden procesar trama a trama, se puede producir un error no deseable del flujo continuo. Como el contenido de la memoria intermedia 3003 de flujos continuos de audio se elimina totalmente, no se puede dar salida a datos de audio hasta que se introduzcan los datos correspondientes a la siguiente trama.

(ii) *Restricción del flujo continuo de audio de entrada*

La transferencia del flujo continuo 3001 de entrada desde el procesador 3002 de flujos continuos de entrada a la memoria intermedia 3003 de flujos continuos de audio se interrumpe durante un periodo de tiempo preestablecido. En otras palabras, una parte del flujo continuo 3001 de entrada se elimina mediante una no transferencia. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Se determina una cantidad preestablecida A de datos de audio a descartar por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), es necesario descartar, cada vez que se interrumpe la transferencia, la cantidad de datos de audio que es igual a o mayor que (n-1) tramas de audio.

En la Figura 41 se muestran los datos de audio reproducidos de esta manera. La Figura 41 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la restricción de la entrada del flujo continuo 3001 de entrada para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 41, los datos desde una parte central de la trama 4 a una parte central de la trama 7 se eliminan restringiendo la entrada del flujo continuo 3001 de entrada. Como consecuencia, el flujo continuo 1B de audio de salida a decodificar durante la reproducción de alta velocidad es igual a un resultado obtenido al eliminar del flujo continuo 1A de audio de salida la sección A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. No obstante, como los datos de audio no se pueden procesar trama a trama, puede producirse un error no deseable en el flujo continuo. Además, no se puede dar salida a datos de audio hasta que se introduzcan los datos para la siguiente trama.

(iii) *Omisión del flujo continuo de audio de entrada*

El procesador 3007 de audio omite de una a varias tramas de datos de audio basándose en un procesamiento trama a trama. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Se determina una cantidad preestablecida de datos de audio a descartar por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), cada vez que se omiten los datos es necesario descartar la cantidad de datos de audio que es igual a o mayor que (n-1) tramas de audio.

En la Figura 42 se muestran los datos de audio reproducidos de esta manera. La Figura 42 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la omisión parcial de los datos de audio para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 42, los datos desde la trama 4 a la trama 7 se eliminan omitiendo los datos de audio. Como consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual a un resultado obtenido al eliminar la sección A del flujo continuo de audio de salida 1A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

Este método es sencillo y relativamente fácil de llevar a cabo. Además, como los datos de audio se procesan trama a trama, no se produce un error en el flujo continuo.

(iv) *Interrupción de la salida de los datos de audio*

El procesador 3007 de audio interrumpe la salida de una a varias tramas de datos de audio. De este modo, la cantidad de datos de audio a reproducir se reduce para la reproducción de alta velocidad. Un valor mínimo de una cantidad preestablecida de datos de audio a descartar mediante la interrupción de la salida se determina por medio de la velocidad de reproducción de los datos de vídeo que es soportada por el sistema. Cuando la velocidad de reproducción de vídeo es n (reproducción normal), es necesario descartar, cada vez que se interrumpe la salida, la cantidad de datos de audio que es igual a o mayor que (n-1) tramas de audio.

En la Figura 43 se muestran los datos de audio reproducidos de esta manera. La Figura 43 muestra un flujo continuo de audio de salida 1A en la reproducción normal y un flujo continuo de audio de salida 1B obtenido mediante la interrupción de la salida de los datos de audio para la reproducción de alta velocidad. En el ejemplo mostrado en la Figura 43, los datos desde la trama 4 a la trama 7 se eliminan interrumpiendo la salida de los datos de audio. Como

ES 2 340 111 T3

consecuencia, el flujo continuo de audio de salida 1B a decodificar durante la reproducción de alta velocidad es igual a un resultado obtenido al eliminar la sección A del flujo continuo de audio de salida 1A. En este caso, el número de tramas a decodificar se reduce de 12 (reproducción normal) a 8. De este modo, la velocidad de reproducción es $12/8=1,5$ veces la normal.

5

Este método es sencillo y relativamente fácil de llevar a cabo. Además, como los datos de audio se procesan trama a trama, no se produce un error en el flujo continuo.

10 Tal como se ha descrito anteriormente, la reproducción de alta velocidad de datos de audio se realiza según la velocidad de reproducción de los datos de vídeo sin cambiar la velocidad de reproducción de los datos de vídeo mediante el descarte de una parte del flujo continuo de vídeo y audio por medio de uno de los métodos (i) a (iv) cada vez que la capacidad libre de la memoria intermedia 3003 de flujos continuos de audio llega a 0 ó la cantidad de datos restante de la memoria intermedia 3004 de flujos continuos de vídeo llega a 0. Los métodos entre (i) a (iv) antes mencionados reducen la discontinuidad del sonido. Por consiguiente, un dispositivo de procesamiento de señales de audio en el duodécimo ejemplo reproduce datos de audio a una velocidad alta según la velocidad de reproducción de los datos de vídeo con menos discontinuidad del sonido y de una manera más sencilla.

15

Los datos de audio y los datos de vídeo incluidos en un flujo continuo de datos en conformidad con las normas MPEG se decodifican en general por medio de LSIs que se forman por separado en un chip. Incluso cuando los LSIs se forman en un mismo chip, estos LSIs se forman frecuentemente en bloques independientes que tienen núcleos diferentes. En tal caso, el controlador de memorias intermedias no puede supervisar siempre tanto la memoria intermedia 3003 de flujos continuos de audio como la memoria intermedia 3004 de flujos continuos de vídeo. Por consiguiente, el controlador de memorias intermedias supervisa una de entre la memoria intermedia 3003 de flujos continuos de audio (correspondiente al ejemplo décimo) y la memoria intermedia 3004 de flujos continuos de vídeo (correspondiente al ejemplo undécimo). En el caso en el que los datos de audio y los datos de vídeo se decodifican por medio del mismo chip de LSI, el controlador 3005C de memorias intermedias puede supervisar tanto la memoria intermedia 3003 de flujos continuos de audio como la memoria intermedia 3004 de flujos continuos de vídeo a través de un bus de datos.

20

25

30 En los ejemplos décimo, undécimo y duodécimo, en el caso en el que los datos de audio se eliminan basándose en un procesamiento trama a trama, por ejemplo, en el caso en el que se introducen los datos de audio para las tramas 0 a i, la trama i+1, ... la trama k-1, la trama k y la trama k+1 y a continuación se eliminan los datos de audio para las tramas i+1, ... la trama k-1, los datos de audio para las tramas i y k se tratan mediante un fundido cruzado.

35 Tal como puede apreciarse a partir del ejemplo décimo, undécimo y duodécimo, un dispositivo de procesamiento de señales de audio según la presente invención supervisa la capacidad libre de una memoria intermedia de flujos continuos de audio y descarta una cantidad preestablecida del flujo continuo de audio cuando la cantidad utilizable se hace menor que una cantidad preestablecida. De este modo, el dispositivo de procesamiento de señales de audio reproduce datos de audio a una alta velocidad según la velocidad de reproducción de los datos de vídeo con menos discontinuidad del sonido y de una manera sencilla.

40

45 Alternativamente, un dispositivo de procesamiento de señales de audio según la presente invención puede supervisar la cantidad de datos restante en una memoria intermedia de flujos continuos de vídeo y descarta una cantidad preestablecida del flujo continuo de audio cuando la cantidad de datos restante se hace menor que una cantidad preestablecida. De este modo, el dispositivo de procesamiento de señales de audio reproduce datos de audio a una velocidad según la velocidad de reproducción de los datos de vídeo con menos discontinuidad del sonido y de una manera sencilla.

50

55 Todavía alternativamente, un dispositivo de procesamiento de señales de audio según la presente invención puede supervisar tanto la capacidad libre de la memoria intermedia de flujos continuos de audio como la cantidad de datos restante en la memoria intermedia de flujos continuos de vídeo. En tal caso, el dispositivo de procesamiento de señales de audio descarta una cantidad preestablecida del flujo continuo de audio cuando la capacidad libre de la memoria intermedia de flujos continuos de audio o la cantidad de datos restante en la memoria intermedia de flujos continuos de vídeo se hace menor que una cantidad preestablecida. De este modo, el dispositivo de procesamiento de señales de audio reproduce datos de audio a una alta velocidad según la velocidad de reproducción de los datos de vídeo con menos discontinuidad del sonido y de una manera más sencilla.

60

La cantidad preestablecida del flujo continuo de audio se descarta mediante evacuación intermitente del contenido de la memoria intermedia de flujos continuos de audio para rebajar los datos de audio.

65

Alternativamente, la cantidad preestablecida del flujo continuo de audio se descarta interrumpiendo, durante un periodo de tiempo preestablecido, la transferencia, hacia la memoria intermedia de flujos continuos de audio, de una señal de audio que se introduce desde el procesador de flujos continuos de entrada.

65 Todavía alternativamente, la cantidad preestablecida del flujo continuo de audio se descarta omitiendo una cantidad preestablecida de datos introducidos desde la memoria intermedia de flujos continuos de audio por medio del procesador de audio.

ES 2 340 111 T3

Todavía alternativamente, la cantidad preestablecida del flujo continuo de audio se descarta interrumpiendo, durante un periodo de tiempo preestablecido, la salida de una señal de audio por el procesador de audio.

5 Mediante cualquiera de los métodos antes descritos se reducen los datos de audio a reproducir para la reproducción de alta velocidad. De esta manera, la reproducción de alta velocidad de datos de audio se realiza según la velocidad de reproducción de los datos de vídeo con menos discontinuidad del sonido.

10 Otras diversas modificaciones resultarán evidentes para los expertos en la materia y podrán ser realizadas fácilmente por los mismos sin apartarse del alcance de la presente invención.

15

20

25

30

35

40

45

50

55

60

65

REIVINDICACIONES

1. Procesador (3800) de señales de audio, que comprende:

5 una sección (3006) de control para indicar una velocidad de reproducción;

un procesador (3002) de señales de entrada para procesar una señal (3001) de entrada obtenida como resultado de multiplexar una señal de audio y una señal de vídeo y dar salida a una señal de audio y una señal de vídeo;

10 una memoria intermedia (3003) de flujos continuos de audio para almacenar temporalmente la señal de audio obtenida a la salida del procesador (3002) de señales de entrada;

15 una memoria intermedia (3004) de flujos continuos de vídeo para almacenar temporalmente la señal de vídeo obtenida a la salida del procesador (3002) de señales de entrada;

un procesador (3007) de audio para extraer la señal de audio de la memoria intermedia (3003) de flujos continuos de audio y procesar la señal de audio para formar una señal (3009) de audio de salida; y

20 un procesador (3008) de vídeo para extraer la señal de vídeo de la memoria intermedia (3004) de flujos continuos de vídeo y procesar la señal de vídeo, y realizar una reproducción de alta velocidad de la señal de vídeo en respuesta a una instrucción de la sección (3006) de control para formar una señal (3010) de vídeo de salida,

caracterizado porque comprende además:

25 un controlador (3005B) de memorias intermedias para supervisar un estado de la memoria intermedia (3004) de flujos continuos de vídeo y, durante la reproducción de alta velocidad, cuando una cantidad de datos restante en la memoria intermedia (3004) de flujos continuos de vídeo se hace menor que un primer nivel preestablecido (V), informar al procesador de audio sobre la cantidad de datos restante en la memoria intermedia de flujos continuos de vídeo de manera que el procesador (3007) de audio realiza una reproducción de alta velocidad de la señal de audio descartando una cantidad preestablecida de la señal de audio y retomando el procesamiento de la señal de audio para formar una señal de audio de salida en una reproducción de velocidad normal.

30 2. Procesamiento de señales de audio según la reivindicación 1, en el que el controlador (3005C) de memorias intermedias está destinado además a supervisar un estado de la memoria intermedia (3003) de flujos continuos de audio y, cuando una capacidad libre restante de la memoria intermedia de flujos continuos de audio se hace menor que un segundo valor preestablecido (W), informar al procesador de audio sobre la capacidad libre restante de la memoria intermedia de flujos continuos de audio de manera que el procesador de audio realiza la reproducción de alta velocidad de la señal de audio descartando la cantidad preestablecida de la señal de audio y retomando el procesamiento de la señal de audio para formar la señal de audio de salida en la reproducción de velocidad normal.

35 3. Método de realización de una reproducción de alta velocidad de una señal de audio en el procesador de señales de audio según la reivindicación 1 ó 2, **caracterizado** porque comprende una etapa que consiste en rebajar la señal de audio evacuando intermitentemente un contenido de la memoria intermedia de flujos continuos de audio para reducir una cantidad de datos de audio que se debe reproducir mientras se realiza la reproducción de alta velocidad de la señal de vídeo.

40 4. Método de realización de una reproducción de alta velocidad de una señal de audio en el procesador de señales de audio según la reivindicación 1 ó 2, **caracterizado** porque comprende una etapa que consiste en interrumpir, durante un periodo de tiempo preestablecido, la transferencia de la señal de audio desde el procesador de señales de entrada hacia la memoria intermedia de flujos continuos de audio para reducir una cantidad de datos de audio que se debe reproducir mientras se realiza la reproducción de alta velocidad de la señal de vídeo.

45 5. Método de realización de una reproducción de alta velocidad de una señal de audio en el procesador de señales de audio según la reivindicación 1 ó 2, **caracterizado** porque comprende una etapa que consiste en omitir una cantidad preestablecida de datos introducidos desde la memoria intermedia de flujos continuos de audio hacia el procesador de audio para reducir una cantidad de datos de audio que se debe reproducir mientras se realiza la reproducción de alta velocidad de la señal de vídeo.

50 6. Método de realización de una reproducción de alta velocidad de una señal de audio en el procesador de señales de audio según la reivindicación 1 ó 2, **caracterizado** porque comprende una etapa que consiste en interrumpir, durante un periodo de tiempo preestablecido, una salida de la señal de audio desde el procesador de audio para reducir una cantidad de datos de audio que se debe reproducir mientras se realiza la reproducción de alta velocidad de la señal de vídeo.

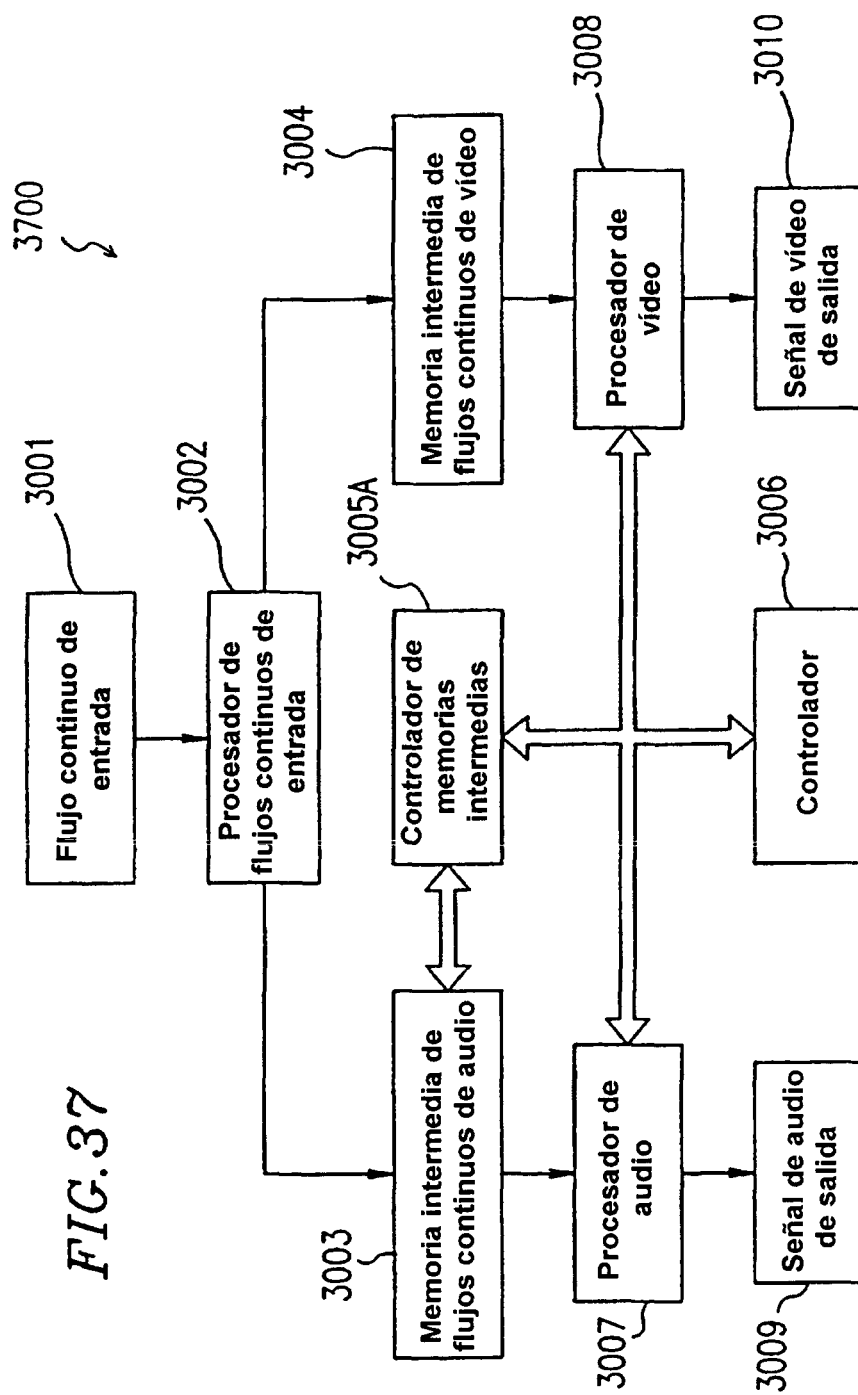


FIG. 37

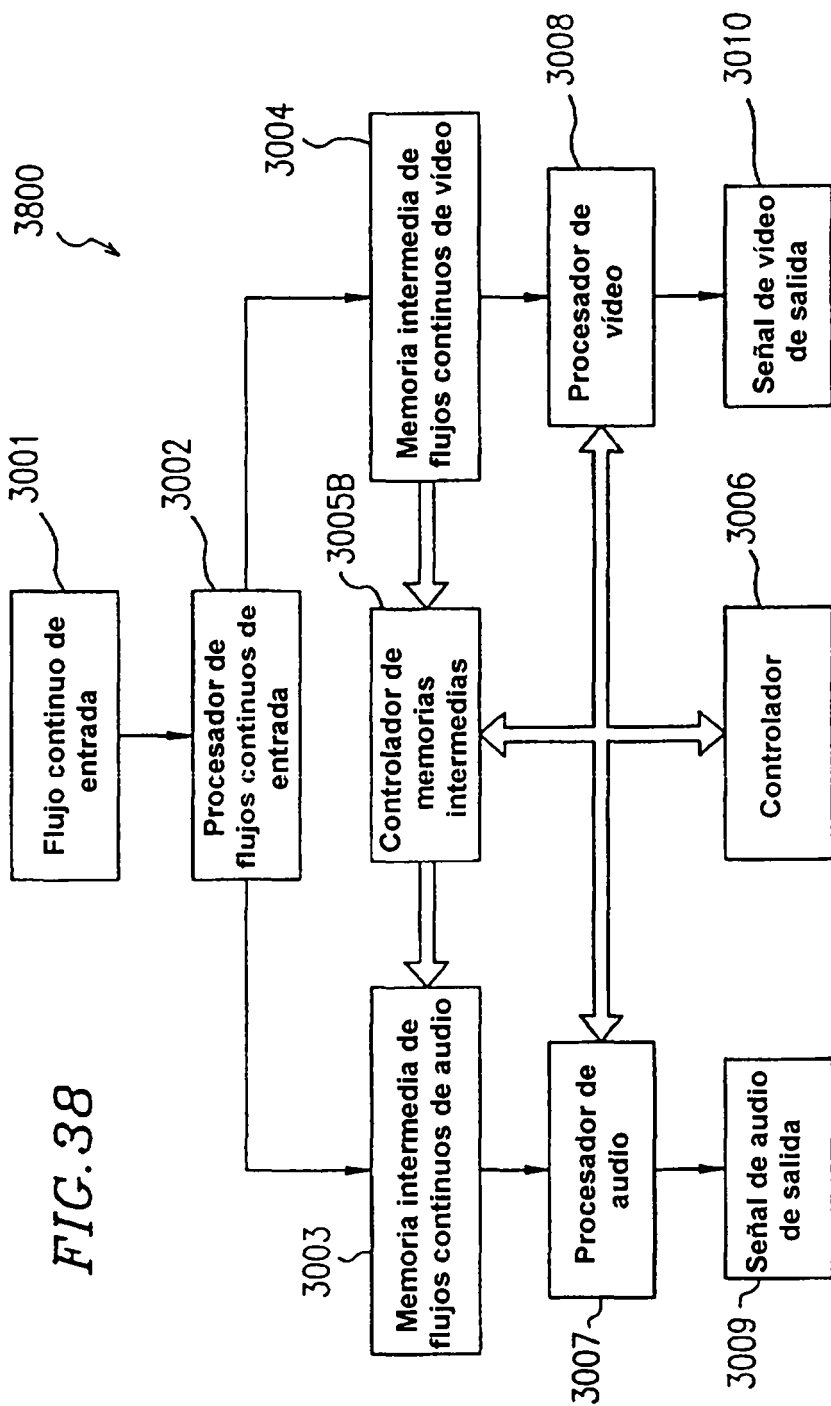


FIG. 38

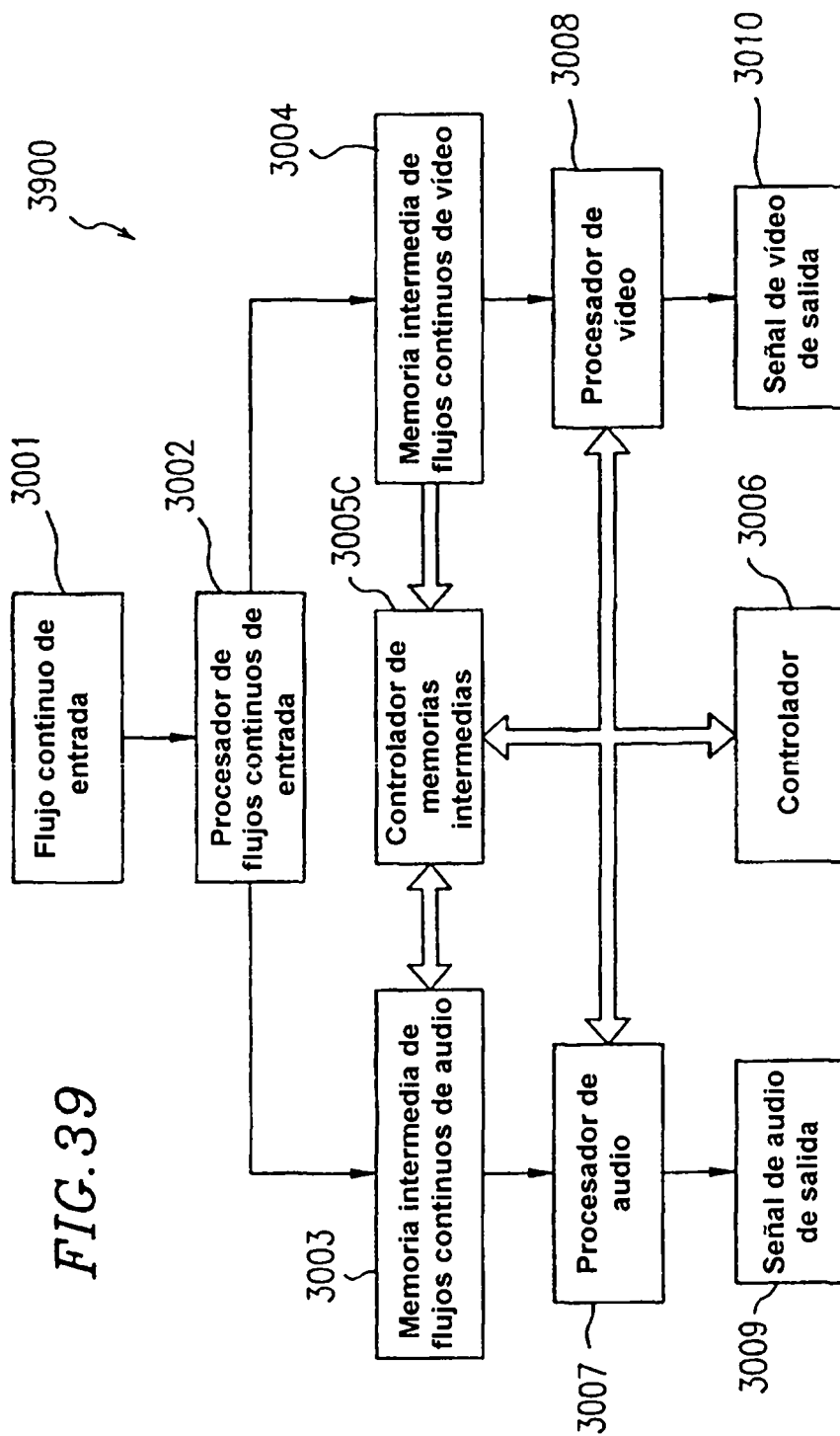


FIG. 39

FIG. 40

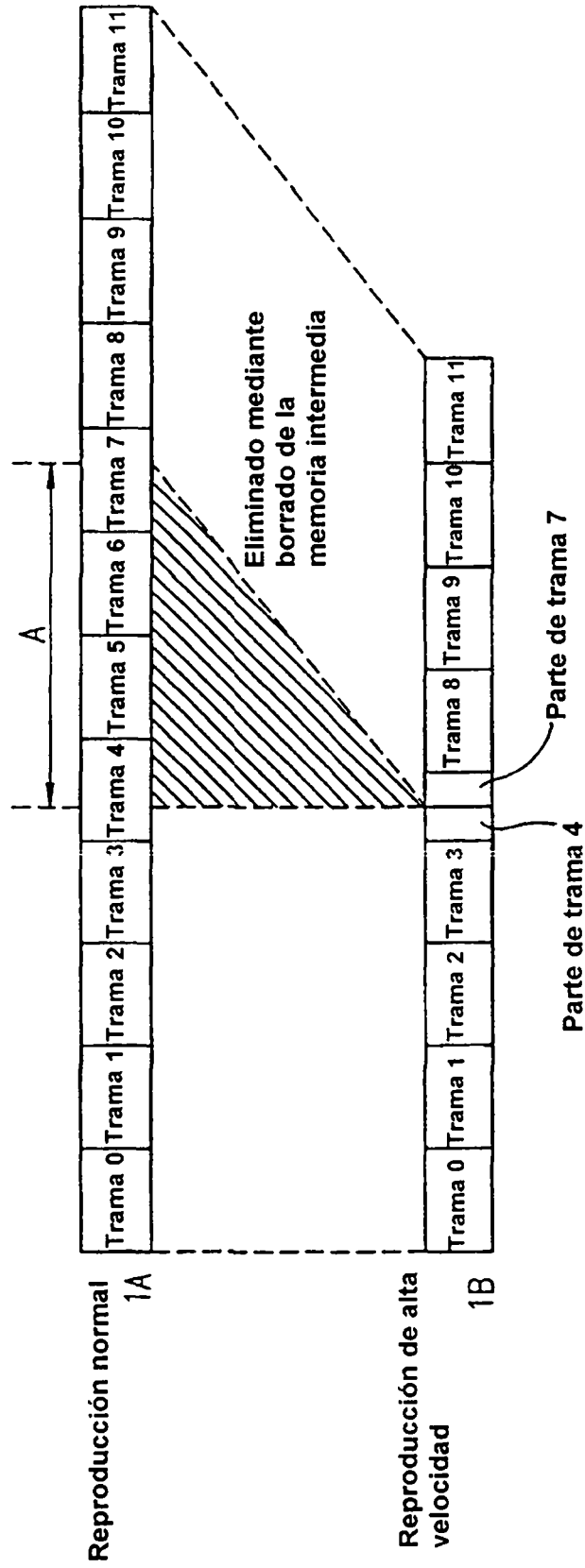


FIG. 41

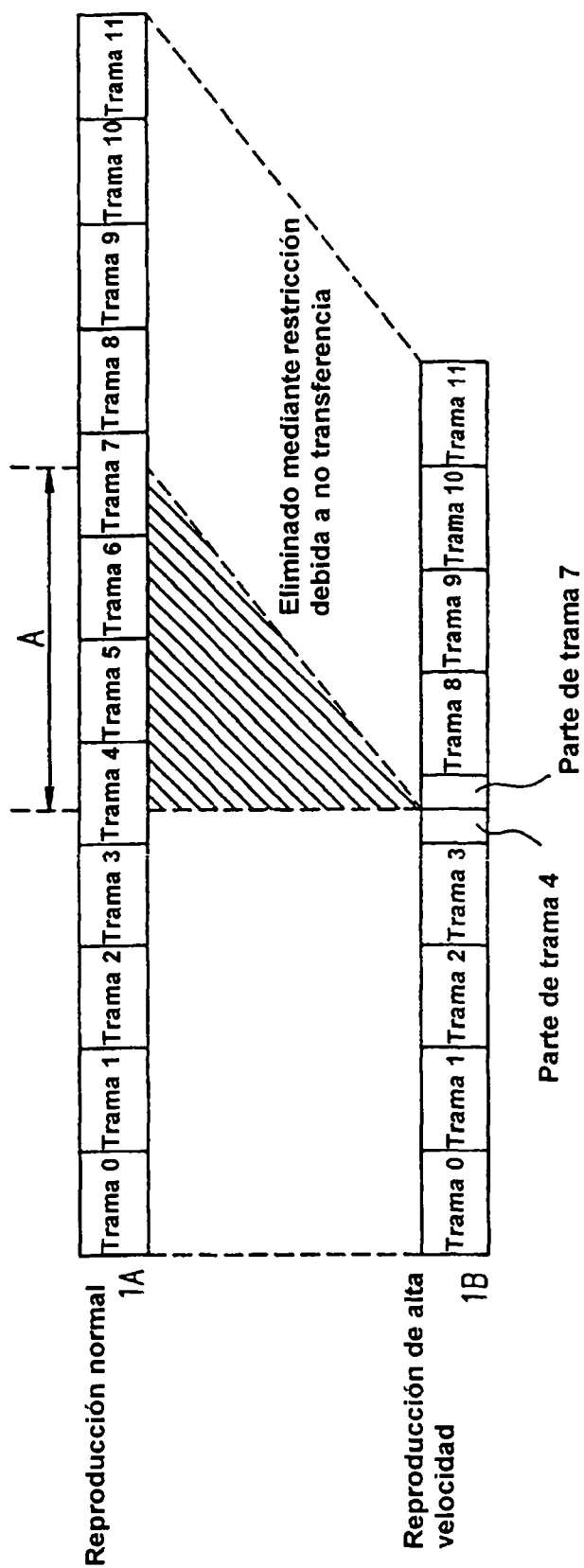


FIG. 42

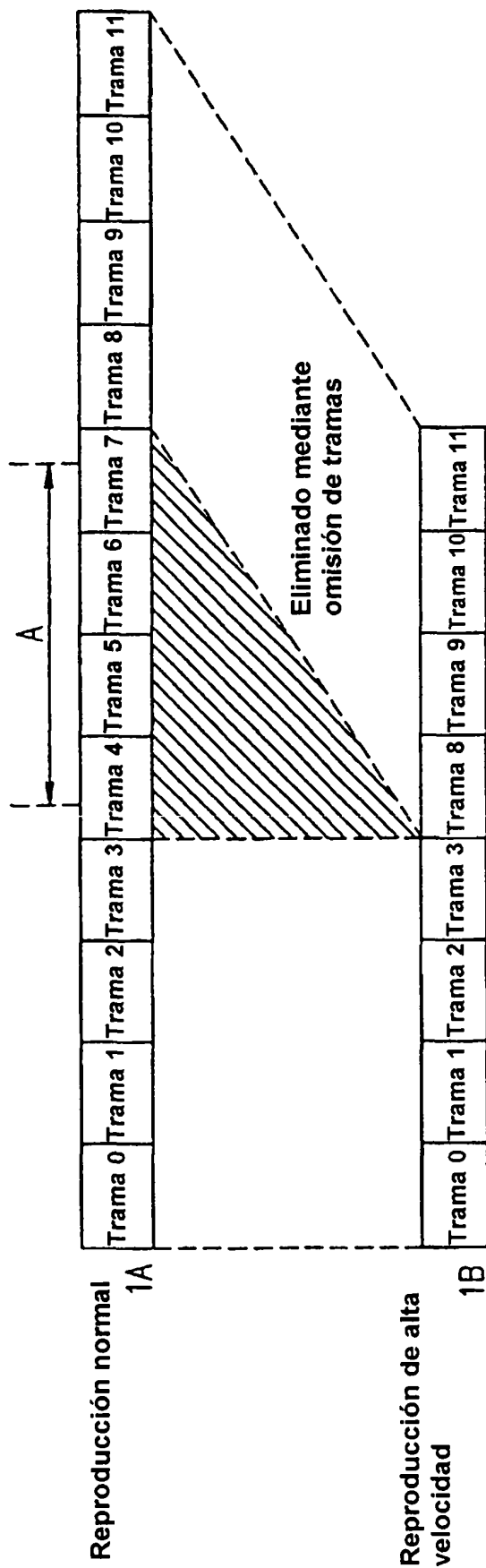


FIG. 43

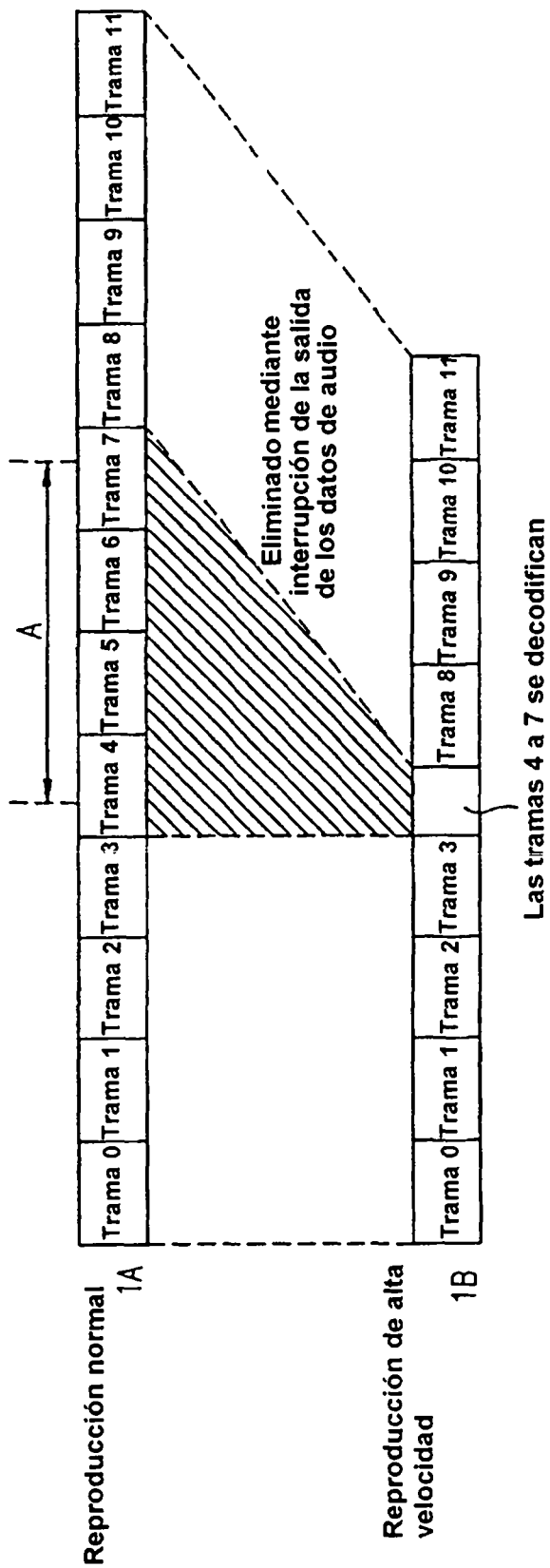


FIG. 44

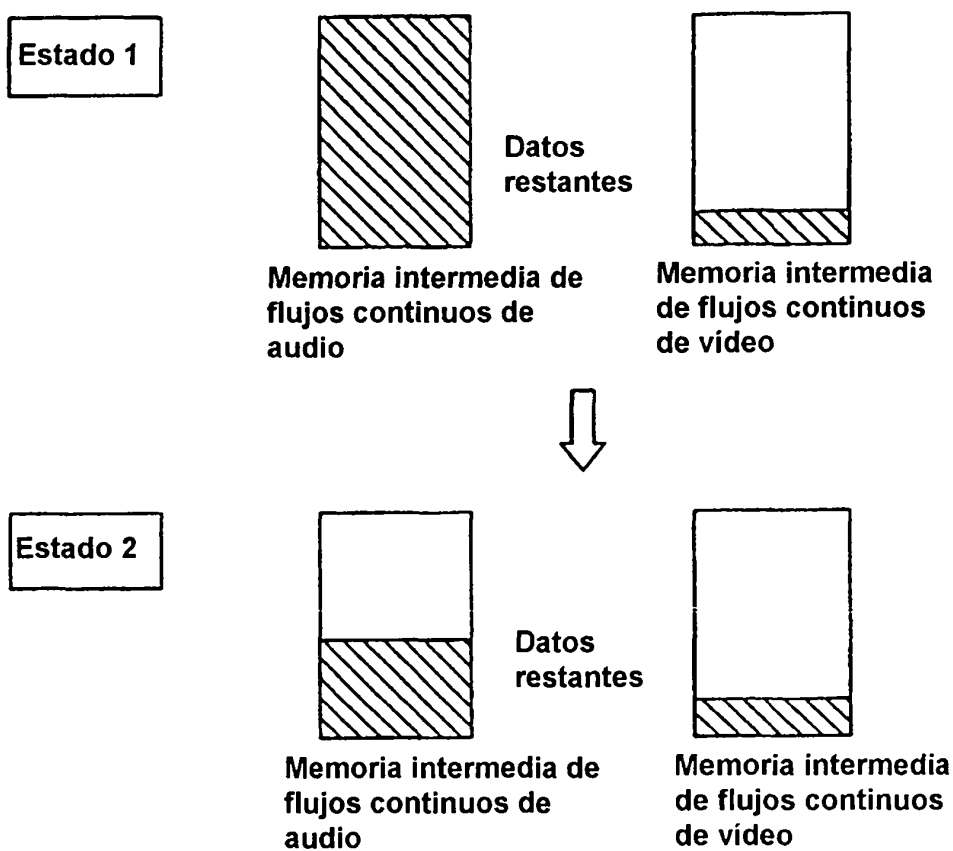


FIG. 45

