

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 3 部門第 4 区分

【発行日】平成30年4月19日(2018.4.19)

【公表番号】特表2017-512910(P2017-512910A)

【公表日】平成29年5月25日(2017.5.25)

【年通号数】公開・登録公報2017-019

【出願番号】特願2016-560966(P2016-560966)

【国際特許分類】

C 2 3 C 16/458 (2006.01)

C 2 3 C 14/34 (2006.01)

H 0 1 L 21/205 (2006.01)

H 0 5 H 1/46 (2006.01)

【F I】

C 2 3 C 16/458

C 2 3 C 14/34 J

H 0 1 L 21/205

H 0 5 H 1/46 R

H 0 5 H 1/46

【手続補正書】

【提出日】平成30年3月12日(2018.3.12)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

高周波（R F）および直流（D C）電力を電極に結合させるためのキャパシタアセンブリであって、

R F 電源からの R F 電力を受け取るための第 1 の導電性プレートであり、中心孔を含む、第 1 の導電性プレートと、

前記第 1 の導電性プレートに結合され、前記中心孔を囲む少なくとも 1 つのキャパシタと、

前記少なくとも 1 つのキャパシタを介して前記第 1 の導電性プレートに電氣的に結合された第 2 の導電性プレートであり、D C 電源からの D C 電力を受け取るための入力タップと、前記 R F および D C 電力を電極に結合させるための少なくとも 1 つの出力タップとを含む、第 2 の導電性プレートとを含む、キャパシタアセンブリ。

【請求項 2】

前記第 1 の導電性プレートが円形である、請求項 1 に記載のキャパシタアセンブリ。

【請求項 3】

前記少なくとも 1 つのキャパシタが、チューブラキャパシタである、請求項 1 または 2 に記載のキャパシタアセンブリ。

【請求項 4】

前記少なくとも 1 つのキャパシタが、前記中心孔のまわりに放射状に配設された複数のキャパシタである、請求項 1 または 2 に記載のキャパシタアセンブリ。

【請求項 5】

中間導電性プレートと、

前記中間導電性プレートに結合された第２の複数のキャパシタとをさらに含み、

前記複数のキャパシタが、前記第１の導電性プレートと前記中間導電性プレートとの間に配設され、

前記第２の複数のキャパシタが、前記中間導電性プレートと前記第２の導電性プレートとの間に配設される、請求項４に記載のキャパシタアセンブリ。

【請求項６】

前記ＲＦ電力を前記第１の導電性プレートに結合させるための第３の導電性プレートをさらに含み、

前記第１の導電性プレートの前記中心孔は、ねじが切られて、対応してねじが切られているボルトを受け取り、それによって、前記第３の導電性プレートを前記第１の導電性プレートに結合させる、請求項１または２に記載のキャパシタアセンブリ。

【請求項７】

前記第１の導電性プレートが、前記第３の導電性プレートと前記第１の導電性プレートとの間の表面接触を増加させるためにガスケットを収容する溝を含む、請求項６に記載のキャパシタアセンブリ。

【請求項８】

前記少なくとも１つの出力タップが複数の出力タップを含む、請求項１または２に記載のキャパシタアセンブリ。

【請求項９】

前記複数の出力タップの各々が、それぞれの電極に結合される、請求項８に記載のキャパシタアセンブリ。

【請求項１０】

少なくとも１つの電極を含む基板支持体と、

前記少なくとも１つの電極に電氣的に結合された少なくとも１つのキャパシタアセンブリであり、請求項１から９までのいずれかに記載の前記キャパシタアセンブリを含む、少なくとも１つのキャパシタアセンブリとを含む基板支持アセンブリ。

【請求項１１】

前記少なくとも１つの電極に結合された直流（ＤＣ）電源をさらに含む、請求項１０に記載の基板支持アセンブリ。

【請求項１２】

前記ＤＣ電源が、前記第２の導電性プレートの前記入力タップを介して前記少なくとも１つの電極に結合される、請求項１１に記載の基板支持アセンブリ。

【請求項１３】

前記第１の導電性プレートに結合された高周波（ＲＦ）電源をさらに含む、請求項１０に記載の基板支持アセンブリ。

【請求項１４】

前記キャパシタアセンブリと前記ＲＦ電源との間に配設されたＲＦマッチングネットワークをさらに含む、請求項１３に記載の基板支持アセンブリ。

【請求項１５】

前記基板支持アセンブリが静電チャックである、請求項１０から１４までのいずれかに記載の基板支持アセンブリ。