

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2020年6月11日(11.06.2020)



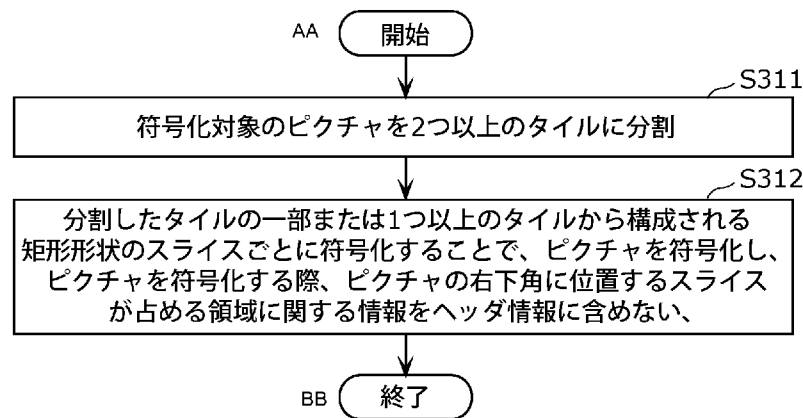
(10) 国際公開番号

WO 2020/116630 A1

- (51) 国際特許分類:
H04N 19/70 (2014.01)
- (21) 国際出願番号: PCT/JP2019/047886
- (22) 国際出願日: 2019年12月6日(06.12.2019)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
62/776,780 2018年12月7日(07.12.2018) US
62/776,792 2018年12月7日(07.12.2018) US
62/808,540 2019年2月21日(21.02.2019) US
62/839,033 2019年4月26日(26.04.2019) US
- (71) 出願人: パナソニック インテレクチュアル プロパティ コーポレーション オブ アメリカ (PANASONIC INTELLECTUAL PROPERTY CORPORATION OF AMERICA) [US/US];
- 90503 カリフォルニア州トーランス, スイート 200, マリナー アベニュー 20000 California (US).
- (72) 発明者: 西 孝啓 (NISHI, Takahiro); 〒5718501 大阪府門真市大字門真1006番地 パナソニック株式会社内 Osaka (JP). 遠間 正真 (TOMA, Tadamasa). 安倍 清史 (ABE, Kiyofumi). 加藤 祐介 (KATO, Yusuke).
- (74) 代理人: 新居 広守, 外 (NII, Hiromori et al.); 〒5320011 大阪府大阪市淀川区西中島5丁目3番10号タナカ・イトピア新大阪ビル6階新居国際特許事務所内 Osaka (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO,

(54) Title: ENCODING DEVICE, DECODING DEVICE, ENCODING METHOD, AND DECODING METHOD

(54) 発明の名称: 符号化装置、復号装置、符号化方法及び復号方法



- S311 Divide to-be-encoded picture into two or more tiles
- S312 Encode picture by encoding slices each having rectangular shape and each comprising at least one tile or parts of divided tiles, and not include, in header information, information pertaining to region occupied by slice located at lower right corner of picture when encoding picture
- AA Start
- BB End

(57) Abstract: An encoding device (100) is provided with a circuit (160), and a memory (162) connected to the circuit (160). The circuit (160), through operation, divides a to-be-encoded picture into two or more tiles, encodes the picture by encoding slices each having a rectangular shape and each comprising at least one tile or parts of the divided tiles, and does not include, in header information, information pertaining to a region occupied by a slice located at a lower right corner of the picture when encoding the picture.

DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT,
HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH,
KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY,
MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ,
NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT,
QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL,
SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA,
UG, US, UZ, VC, VN, ZA, ZM, ZW.

- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告 (条約第21条(3))

(57) 要約: 符号化装置 (100) は、回路 (160) と、回路 (160) に接続されたメモリ (162) と、を備え、回路 (160) は、動作において、符号化対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、前記ピクチャを符号化し、前記ピクチャを符号化する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報をヘッダ情報に含めない。

明 細 書

発明の名称： 符号化装置、復号装置、符号化方法及び復号方法
技術分野

[0001] 本開示は、ビデオコーディングに関し、例えば、動画像の符号化及び復号におけるシステム、構成要素、ならびに方法などに関する。

背景技術

[0002] ビデオコーディング技術は、H. 261及びMPEG-1から、H. 264/AVC (Advanced Video Coding)、MPEG-LA、H. 265/HEVC (High Efficiency Video Coding)、及びH. 266/VVC (Versatile Video Codec)へ進歩している。この進歩に伴い、様々な用途において増え続けるデジタルビデオデータ量进行处理するために、ビデオコーディング技術の改良及び最適化を提供することが常に必要とされている。

先行技術文献

非特許文献

[0003] 非特許文献1：H. 265 (ISO/IEC 23008-2 HEVC (High Efficiency Video Coding))

発明の概要

発明が解決しようとする課題

[0004] 上記のような符号化方式に関して、符号化効率の改善、画質の改善、処理量の削減、回路規模の削減、又は、フィルタ、ブロック、サイズ、動きベクトル、参照ピクチャ又は参照ブロック等の要素又は動作の適切な選択等のため、新たな方式の提案が望まれている。

[0005] 本開示は、例えば、符号化効率の改善、画質の改善、処理量の削減、回路規模の削減、処理速度の改善、及び、要素又は動作の適切な選択等のうち1つ以上に貢献し得る構成又は方法を提供する。なお、本開示は、上記以外の利益に貢献し得る構成又は方法を含み得る。

課題を解決するための手段

- [0006] 本開示の一態様に係る符号化装置は、動画像を符号化する符号化装置であって、回路と、前記回路に接続されたメモリと、を備え、前記回路は、動作において、符号化対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、前記ピクチャを符号化し、前記ピクチャを符号化する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報をヘッダ情報に含めない。
- [0007] 本開示の一態様に係る復号装置は、動画像を復号する復号装置であって、回路と、前記回路に接続されたメモリと、を備え、前記回路は、動作において、復号対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに復号することで、前記ピクチャを復号し、前記ピクチャを復号する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法で設定し、前記領域に関する情報は、前記ヘッダ情報に含まれていない。
- [0008] 本開示における実施の形態のいくつかの実装は、符号化効率を改善してもよいし、符号化／復号処理を簡素化してもよいし、符号化／復号処理速度を速くしてもよいし、適切なフィルタ、ブロックサイズ、動きベクトル、参照ピクチャ、参照ブロック等のような、符号化及び復号に用いられる適切な構成要素／動作を効率よく選択してもよい。
- [0009] 本開示の一態様におけるさらなる利点及び効果は、明細書及び図面から明らかにされる。かかる利点及び／または効果は、いくつかの実施の形態並びに明細書及び図面に記載された特徴によってそれぞれ得られるが、1つまたはそれ以上の利点及び／または効果を得るために必ずしも全てが提供される必要はない。
- [0010] なお、これらの全般的または具体的な態様は、システム、方法、集積回路、コンピュータプログラム、記録媒体、又は、これらの任意な組み合わせで

実現されてもよい。

発明の効果

[0011] 本開示の一態様に係る構成又は方法は、例えば、符号化効率の改善、画質の改善、処理量の削減、回路規模の削減、処理速度の改善、及び、要素又は動作の適切な選択等のうち1つ以上に貢献し得る。なお、本開示の一態様に係る構成又は方法は、上記以外の利益に貢献してもよい。

図面の簡単な説明

[0012] [図1]図1は、実施の形態に係る符号化装置の機能構成を示すブロック図である。

[図2]図2は、符号化装置による全体的な符号化処理の一例を示すフローチャートである。

[図3]図3は、ブロック分割の一例を示す概念図である。

[図4A]図4Aは、スライスの構成の一例を示す概念図である。

[図4B]図4Bは、タイルの構成の一例を示す概念図である。

[図5A]図5Aは、様々な変換タイプに対応する変換基底関数を示す表である。

[図5B]図5Bは、SVT (Spatially Varying Transform) の一例を示す概念図である。

[図6A]図6Aは、ALF (adaptive loop filter) で用いられるフィルタの形状の一例を示す概念図である。

[図6B]図6Bは、ALFで用いられるフィルタの形状の他の一例を示す概念図である。

[図6C]図6Cは、ALFで用いられるフィルタの形状の他の一例を示す概念図である。

[図7]図7は、DBF (deblocking filter) として機能するループフィルタ部の詳細な構成の一例を示すブロック図である。

[図8]図8は、ブロック境界に対して対称なフィルタ特性を有するデブロッキング・フィルタの例を示す概念図である。

[図9]図9は、デブロッキング・フィルタ処理が行われるブロック境界を説明するための概念図である。

[図10]図10は、Bs値の一例を示す概念図である。

[図11]図11は、符号化装置の予測処理部で行われる処理の一例を示すフローチャートである。

[図12]図12は、符号化装置の予測処理部で行われる処理の他の例を示すフローチャートである。

[図13]図13は、符号化装置の予測処理部で行われる処理の他の例を示すフローチャートである。

[図14]図14は、実施の形態のイントラ予測における67個のイントラ予測モードの一例を示す概念図である。

[図15]図15は、インター予測の基本的な処理の流れの一例を示すフローチャートである。

[図16]図16は、動きベクトル導出の一例を示すフローチャートである。

[図17]図17は、動きベクトル導出の他の例を示すフローチャートである。

[図18]図18は、動きベクトル導出の他の例を示すフローチャートである。

[図19]図19は、ノーマルインターモードによるインター予測の例を示すフローチャートである。

[図20]図20は、マージモードによるインター予測の例を示すフローチャートである。

[図21]図21は、マージモードによる動きベクトル導出処理の一例を説明するための概念図である。

[図22]図22は、FRUC (frame rate up conversion) 処理の一例を示すフローチャートである。

[図23]図23は、動き軌道に沿う2つのブロック間でのパターンマッチング（バイラテラルマッチング）の一例を説明するための概念図である。

[図24]図24は、カレントピクチャ内のテンプレートと参照ピクチャ内のブロックとの間でのパターンマッチング（テンプレートマッチング）の一例を

説明するための概念図である。

[図25A]図25Aは、複数の隣接ブロックの動きベクトルに基づくサブブロック単位の動きベクトルの導出の一例を説明するための概念図である。

[図25B]図25Bは、3つの制御ポイントを有するアフィンモードにおけるサブブロック単位の動きベクトルの導出の一例を説明するための概念図である。

[図26A]図26Aは、アフィンマージモードを説明するための概念図である。

[図26B]図26Bは、2つの制御ポイントを有するアフィンマージモードを説明するための概念図である。

[図26C]図26Cは、3つの制御ポイントを有するアフィンマージモードを説明するための概念図である。

[図27]図27は、アフィンマージモードの処理の一例を示すフローチャートである。

[図28A]図28Aは、2つの制御ポイントを有するアフィンインターモードを説明するための概念図である。

[図28B]図28Bは、3つの制御ポイントを有するアフィンインターモードを説明するための概念図である。

[図29]図29は、アフィンインターモードの処理の一例を示すフローチャートである。

[図30A]図30Aは、カレントブロックが3つの制御ポイントを有し、隣接ブロックが2つの制御ポイントを有するアフィンインターモードを説明するための概念図である。

[図30B]図30Bは、カレントブロックが2つの制御ポイントを有し、隣接ブロックが3つの制御ポイントを有するアフィンインターモードを説明するための概念図である。

[図31A]図31Aは、DMVR (decoder motion vector refinement) を含むマージモードを示すフローチャートである。

[図31B]図3 1 Bは、DMVR処理の一例を説明するための概念図である。

[図32]図3 2は、予測画像の生成の一例を示すフローチャートである。

[図33]図3 3は、予測画像の生成の他の例を示すフローチャートである。

[図34]図3 4は、予測画像の生成の他の例を示すフローチャートである。

[図35]図3 5は、OBMC (overlapped block motion compensation) 処理による予測画像補正処理の一例を説明するためのフローチャートである。

[図36]図3 6は、OBMC処理による予測画像補正処理の一例を説明するための概念図である。

[図37]図3 7は、2つの三角形の予測画像の生成を説明するための概念図である。

[図38]図3 8は、等速直線運動を仮定したモデルを説明するための概念図である。

[図39]図3 9は、LIC (local illumination compensation) 処理による輝度補正処理を用いた予測画像生成方法の一例を説明するための概念図である。

[図40]図4 0は、符号化装置の実装例を示すブロック図である。

[図41]図4 1は、実施の形態に係る復号装置の機能構成を示すブロック図である。

[図42]図4 2は、復号装置による全体的な復号処理の一例を示すフローチャートである。

[図43]図4 3は、復号装置の予測処理部で行われる処理の一例を示すフローチャートである。

[図44]図4 4は、復号装置の予測処理部で行われる処理の他の例を示すフローチャートである。

[図45]図4 5は、復号装置におけるノーマルインターモードによるインター予測の例を示すフローチャートである。

[図46]図4 6は、復号装置の実装例を示すブロック図である。

[図47A]図47Aは、実施の形態1の第1態様に係るタイル境界を基準に1以上のタイルセットに分割されたピクチャ構成の一例を示す図である。

[図47B]図47Bは、実施の形態1の第1態様に係るタイル境界を基準に1以上のタイルセットに分割されたピクチャ構成の一例を示す図である。

[図47C]図47Cは、実施の形態1の第1態様に係るタイル境界を基準に1以上のタイルセットに分割されたピクチャ構成の一例を示す図である。

[図47D]図47Dは、実施の形態1の第1態様に係るタイル境界を基準に1以上のタイルセットに分割されたピクチャ構成の一例を示す図である。

[図48A]図48Aは、実施の形態1の第1態様に係るピクチャを符号化する際に、ピクチャを構成するタイルグループを符号化するためのシンタックスの一例を示す図である。

[図48B]図48Bは、実施の形態1の第1態様に係るタイルグループに関するシンタックスの一例を示す図である。

[図49A]図49Aは、実施の形態1の第1態様に係るピクチャを構成するタイルセットの一例と基本符号化順序とを示す図である。

[図49B]図49Bは、図48Aと同じタイルセットにおいてタイルグループの符号化順序を入れ替えた例を示す図である。

[図50A]図50Aは、実施の形態1の第1態様に係る復号装置が行うタイルグループの復号処理を示すフローチャートである。

[図50B]図50Bは、実施の形態1の第1態様に係る復号装置が行うタイルグループの復号処理の際のエラー検出処理及び隠蔽処理の一例を示すフローチャートである。

[図51A]図51Aは、実施の形態1の第1態様に係るタイル抽出情報SEIをピクチャの後に符号化する場合の一例を示す図である。

[図51B]図51Bは、実施の形態1の第1態様に係るタイル抽出情報SEIをピクチャの前に符号化する場合の一例を示す図である。

[図52]図52は、実施の形態1の第1態様に係るタイル抽出情報SEIを符号化するためのシンタックスの一例を示す図である。

[図53]図53は、実施の形態1の第2態様に係るピクチャを符号化する際に、ピクチャを構成するタイルを符号化するためのシンタックスの一例を示す図である。

[図54A]図54Aは、実施の形態1の第2態様に係るピクチャを構成するタイルセットの一例と基本符号化順序とを示す図である。

[図54B]図54Bは、図54Aと同じタイルグループで構成されるタイルセットにおいてタイルの符号化順序を入れ替えた例を示す図である。

[図55A]図55Aは、実施の形態1の第2態様に係る復号装置が行うタイルの復号処理を示すフローチャートである。

[図55B]図55Bは、実施の形態1の第2態様に係る復号装置が行うタイルの復号処理の際のエラー検出処理及び隠蔽処理の一例を示すフローチャートである。

[図56A]図56Aは、実施の形態1の第2態様に係るタイル抽出情報SEIをピクチャの後に符号化する場合の一例を示す図である。

[図56B]図56Bは、実施の形態1の第2態様に係るタイル抽出情報SEIをピクチャの前に符号化する場合の一例を示す図である。

[図57]図57は、実施の形態1の第2態様に係るタイル抽出情報SEIを符号化するためのシンタックスの一例を示す図である。

[図58A]図58Aは、実施の形態1の第3態様に係るピクチャを矩形領域に分割して符号化する際のピクチャの構成の一例を示す図である。

[図58B]図58Bは、実施の形態1の第3態様に係るピクチャを矩形領域に分割して符号化する際のピクチャの構成の一例を示す図である。

[図59]図59は、実施の形態1の第3態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。

[図60]図60は、実施の形態1の第3態様に係る復号装置が行う矩形スライスモードでの矩形スライス設定処理の一例を示すフローチャートである。

[図61]図61は、実施の形態1の第4態様に係るピクチャを符号化する際に

、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。

[図62]図62は、実施の形態1の第4態様に係る復号装置が行う矩形スライスモードでの矩形スライス設定処理の一例を示すフローチャートである。

[図63]図63は、実施の形態1の第5態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。

[図64]図64は、実施の形態1の第5態様に係る復号装置がスライスデータの復号処理を行う際のスライスモード設定処理の一例を示すフローチャートである。

[図65]図65は、実施の形態1の第6態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。

[図66]図66は、実施の形態1の第6態様に係る復号装置がブリックデータの復号処理を行う際のブリック設定処理の一例を示すフローチャートである。

[図67]図67は、実施の形態1に係る符号化装置の実装例を示すブロック図である。

[図68]図68は、図67に示された符号化装置の動作例を示すフローチャートである。

[図69]図69は、実施の形態1に係る復号装置の実装例を示すブロック図である。

[図70]図70は、図69に示された復号装置の動作例を示すフローチャートである。

[図71]図71は、コンテンツ配信サービスを実現するコンテンツ供給システムの全体構成を示すブロック図である。

[図72]図72は、スケーラブル符号化時の符号化構造の一例を示す概念図である。

[図73]図 7 3 は、スケーラブル符号化時の符号化構造の一例を示す概念図である。

[図74]図 7 4 は、w e b ページの表示画面例を示す概念図である。

[図75]図 7 5 は、w e b ページの表示画面例を示す概念図である。

[図76]図 7 6 は、スマートフォンの一例を示すブロック図である。

[図77]図 7 7 は、スマートフォンの構成例を示すブロック図である。

発明を実施するための形態

[0013] 例えば、本開示の一態様に係る符号化装置は、動画像を符号化する符号化装置であって、回路と、前記回路に接続されたメモリと、を備え、前記回路は、動作において、符号化対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、前記ピクチャを符号化し、前記ピクチャを符号化する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報をヘッダ情報に含めない。

[0014] これによれば、符号化装置は、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部を含めず省略することができるので、符号量を削減できる可能性がある。

[0015] また、例えば、前記領域に関する情報は、前記スライスの右下角の位置を示す情報である。

[0016] また、例えば、前記領域に関する情報は、前記スライスの左上角の位置及び右下角の位置を示す情報である。

[0017] また、例えば、前記領域に関する情報は、シンタックスで表される情報である。

[0018] また、例えば、前記回路は、前記動作において、前記ピクチャを符号化する際、前記ピクチャの先頭に位置するスライスの左上角の位置情報を、前記ピクチャの左上角の位置を示す情報としてヘッダ情報に含める。

[0019] また、本開示の一態様に係る復号装置は、動画像を復号する復号装置であって、回路と、前記回路に接続されたメモリと、を備え、前記回路は、動作

において、復号対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに復号することで、前記ピクチャを復号し、前記ピクチャを復号する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法で設定し、前記領域に関する情報は、前記ヘッダ情報に含まれていない。

[0020] これによれば、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部が含まれていなくても復号処理を行うことができる。よって、復号装置は、取得するビットストリームの符号量を削減できる可能性がある。

[0021] また、例えば、前記領域に関する情報は、前記スライスの右下角の位置を示す情報である。

[0022] また、例えば、前記領域に関する情報は、前記スライスの左上角の位置及び右下角の位置を示す情報である。

[0023] また、例えば、前記領域に関する情報は、シンタックスで表される情報である。

[0024] また、例えば、前記回路は、前記動作において、前記ピクチャを復号する際、前記ピクチャの先頭に位置するスライスの左上角の位置情報を、ヘッダ情報に含まれる前記ピクチャの左上角の位置を示す情報から復号する。

[0025] また、例えば、本開示の一態様に係る符号化方法は、動画像を符号化する符号化方法であって、符号化対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、前記ピクチャを符号化し、前記ピクチャを符号化する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報をヘッダ情報に含めない。

[0026] これによれば、当該符号化方法は、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部を含めず省略することができるので、符号量を削減できる可能性がある。

[0027] また、例えば、本開示の一態様に係る復号方法は、動画像を復号する復号方法であって、復号対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに復号することで、前記ピクチャを復号し、前記ピクチャを復号する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法で設定し、前記領域に関する情報は、前記ヘッダ情報に含まれていない。

[0028] これによれば、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部が含まれていなくても復号処理を行うことができる。よって、当該復号方法は、取得するビットストリームの符号量を削減できる可能性がある。

[0029] さらに、これらの包括的または具体的な態様は、システム、装置、方法、集積回路、コンピュータプログラム、または、コンピュータで読み取り可能なCD-ROMなどの非一時的な記録媒体で実現されてもよく、システム、装置、方法、集積回路、コンピュータプログラム、及び、記録媒体の任意な組み合わせで実現されてもよい。

[0030] 以下、実施の形態について図面を参照しながら具体的に説明する。なお、以下で説明する実施の形態は、いずれも包括的または具体的な例を示すものである。以下の実施の形態で示される数値、形状、材料、構成要素、構成要素の配置位置及び接続形態、ステップ、ステップの関係及び順序などは、一例であり、請求の範囲を限定する主旨ではない。

[0031] 以下では、符号化装置及び復号化装置の実施の形態を説明する。実施の形態は、本開示の各態様で説明する処理及び／または構成を適用可能な符号化装置及び復号化装置の例である。処理及び／または構成は、実施の形態とは異なる符号化装置及び復号化装置においても実施可能である。例えば、実施の形態に対して適用される処理及び／または構成に関して、例えば以下のいずれかを実施してもよい。

[0032] (1) 本開示の各態様で説明する実施の形態の符号化装置または復号装置

の複数の構成要素のうちいずれかは、本開示の各態様のいずれかで説明する他の構成要素に置き換えまたは組み合わせられてもよい。

[0033] (2) 実施の形態の符号化装置または復号装置において、当該符号化装置または復号装置の複数の構成要素のうち一部の構成要素によって行われる機能または処理に、機能または処理の追加、置き換え、削除などの任意の変更がなされてもよい。例えば、いずれかの機能または処理は、本開示の各態様のいずれかで説明する他の機能または処理に、置き換えまたは組み合わせられてもよい。

[0034] (3) 実施の形態の符号化装置または復号装置が実施する方法において、当該方法に含まれる複数の処理のうち一部の処理について、追加、置き換え及び削除などの任意の変更がなされてもよい。例えば、方法におけるいずれかの処理は、本開示の各態様のいずれかで説明する他の処理に、置き換えまたは組み合わせられてもよい。

[0035] (4) 実施の形態の符号化装置または復号装置を構成する複数の構成要素のうち一部の構成要素は、本開示の各態様のいずれかで説明する構成要素と組み合わせられてもよいし、本開示の各態様のいずれかで説明する機能の一部を備える構成要素と組み合わせられてもよいし、本開示の各態様で説明する構成要素が実施する処理の一部を実施する構成要素と組み合わせられてもよい。

[0036] (5) 実施の形態の符号化装置または復号装置の機能の一部を備える構成要素、または、実施の形態の符号化装置または復号装置の処理の一部を実施する構成要素は、本開示の各態様いずれかで説明する構成要素と、本開示の各態様でいずれかで説明する機能の一部を備える構成要素と、または、本開示の各態様のいずれかで説明する処理の一部を実施する構成要素と組み合わせまたは置き換えられてもよい。

[0037] (6) 実施の形態の符号化装置または復号装置が実施する方法において、当該方法に含まれる複数の処理のいずれかは、本開示の各態様のいずれかで説明する処理に、または、同様のいずれかの処理に、置き換えまたは組み合

わせられてもよい。

[0038] (7) 実施の形態の符号化装置または復号装置が実施する方法に含まれる複数の処理のうちの一部の処理は、本開示の各態様のいずれかで説明する処理と組み合わせられてもよい。

[0039] (8) 本開示の各態様で説明する処理及び／または構成の実施の仕方は、実施の形態の符号化装置または復号装置に限定されるものではない。例えば、処理及び／または構成は、実施の形態において開示する動画像符号化または動画像復号とは異なる目的で利用される装置において実施されてもよい。

[0040] [符号化装置]

まず、実施の形態に係る符号化装置を説明する。図1は、実施の形態に係る符号化装置100の機能構成を示すブロック図である。符号化装置100は、動画像をブロック単位で符号化する動画像符号化装置である。

[0041] 図1に示すように、符号化装置100は、画像をブロック単位で符号化する装置であって、分割部102と、減算部104と、変換部106と、量子化部108と、エントロピー符号化部110と、逆量子化部112と、逆変換部114と、加算部116と、ブロックメモリ118と、ループフィルタ部120と、フレームメモリ122と、イントラ予測部124と、インター予測部126と、予測制御部128と、を備える。

[0042] 符号化装置100は、例えば、汎用プロセッサ及びメモリにより実現される。この場合、メモリに格納されたソフトウェアプログラムがプロセッサにより実行されたときに、プロセッサは、分割部102、減算部104、変換部106、量子化部108、エントロピー符号化部110、逆量子化部112、逆変換部114、加算部116、ループフィルタ部120、イントラ予測部124、インター予測部126及び予測制御部128として機能する。また、符号化装置100は、分割部102、減算部104、変換部106、量子化部108、エントロピー符号化部110、逆量子化部112、逆変換部114、加算部116、ループフィルタ部120、イントラ予測部124、インター予測部126及び予測制御部128に対応する専用の1以上の電

子回路として実現されてもよい。

[0043] 以下に、符号化装置 100 の全体的な処理の流れを説明した後に、符号化装置 100 に含まれる各構成要素について説明する。

[0044] [符号化処理の全体フロー]

図 2 は、符号化装置 100 による全体的な符号化処理の一例を示すフローチャートである。

[0045] まず、符号化装置 100 の分割部 102 は、動画像である入力画像に含まれる各ピクチャを複数の固定サイズのブロック（例えば、 128×128 画素）に分割する（ステップ S a__1）。そして、分割部 102 は、その固定サイズのブロックに対して分割パターン（ブロック形状ともいう）を選択する（ステップ S a__2）。つまり、分割部 102 は、固定サイズのブロックを、その選択された分割パターンを構成する複数のブロックに、さらに分割する。そして、符号化装置 100 は、その複数のブロックのそれぞれについて、そのブロック（すなわち符号化対象ブロック）に対してステップ S a__3～S a__9 の処理を行う。

[0046] つまり、イントラ予測部 124、インター予測部 126 及び予測制御部 128 の全てまたは一部からなる予測処理部は、符号化対象ブロック（カレントブロックともいう）の予測信号（予測ブロックともいう）を生成する（ステップ S a__3）。

[0047] 次に、減算部 104 は、符号化対象ブロックと予測ブロックとの差分を予測残差（差分ブロックともいう）として生成する（ステップ S a__4）。

[0048] 次に、変換部 106 及び量子化部 108 は、その差分ブロックに対して変換及び量子化を行うことによって、複数の量子化係数を生成する（ステップ S a__5）。なお、複数の量子化係数からなるブロックを係数ブロックともいう。

[0049] 次に、エントロピー符号化部 110 は、その係数ブロックと、予測信号の生成に関する予測パラメータとに対して符号化（具体的にはエントロピー符号化）を行うことによって、符号化信号を生成する（ステップ S a__6）。

なお、符号化信号は、符号化ビットストリーム、圧縮ビットストリーム、またはストリームともいう。

[0050] 次に、逆量子化部 112 及び逆変換部 114 は、係数ブロックに対して逆量子化及び逆変換を行うことによって、複数の予測残差（すなわち差分ブロック）を復元する（ステップ S a__7）。

[0051] 次に、加算部 116 は、その復元された差分ブロックに予測ブロックを加算することによってカレントブロックを再構成画像（再構成ブロックまたは復号画像ブロックともいう）に再構成する（ステップ S a__8）。これにより、再構成画像が生成される。

[0052] この再構成画像が生成されると、ループフィルタ部 120 は、その再構成画像に対してフィルタリングを必要に応じて行う（ステップ S a__9）。

[0053] そして、符号化装置 100 は、ピクチャ全体の符号化が完了したか否かを判定し（ステップ S a__10）、完了していないと判定する場合（ステップ S a__10 の No）、ステップ S a__2 からの処理を繰り返し実行する。

[0054] なお、上述の例では、符号化装置 100 は、固定サイズのブロックに対して 1 つの分割パターンを選択し、その分割パターンにしたがって各ブロックの符号化を行うが、複数の分割パターンのそれぞれにしたがって各ブロックの符号化を行ってもよい。この場合には、符号化装置 100 は、複数の分割パターンのそれぞれに対するコストを評価し、例えば最も小さいコストの分割パターンにしたがった符号化によって得られる符号化信号を、出力される符号化信号として選択してもよい。

[0055] 図示されているように、これらのステップ S a__1～S a__10 の処理は、符号化装置 100 によってシーケンシャルに行われる。あるいは、それらの処理のうちの一部の複数の処理が並列に行われてもよく、それらの処理の順番の入れ替え等が行われてもよい。

[0056] [分割部]

分割部 102 は、入力動画画像に含まれる各ピクチャを複数のブロックに分割し、各ブロックを減算部 104 に出力する。例えば、分割部 102 は、ま

ず、ピクチャを固定サイズ（例えば 128×128 ）のブロックに分割する。他の固定ブロックサイズが採用されてもよい。この固定サイズのブロックは、符号化ツリーユニット（CTU）と呼ばれることがある。そして、分割部102は、例えば再帰的な四分木（quad tree）及び／又は二分木（binary tree）ブロック分割に基づいて、固定サイズのブロックの各々を可変サイズ（例えば 64×64 以下）のブロックに分割する。すなわち、分割部102は、分割パターンを選択する。この可変サイズのブロックは、符号化ユニット（CU）、予測ユニット（PU）あるいは変換ユニット（TU）と呼ばれることがある。なお、種々の処理例では、CU、PU及びTUは区別される必要はなく、ピクチャ内の一部又はすべてのブロックがCU、PU、TUの処理単位となってもよい。

[0057] 図3は、実施の形態におけるブロック分割の一例を示す概念図である。図3において、実線は四分木ブロック分割によるブロック境界を表し、破線は二分木ブロック分割によるブロック境界を表す。

[0058] ここでは、ブロック10は、 128×128 画素の正方形ブロック（ 128×128 ブロック）である。この 128×128 ブロック10は、まず、4つの正方形の 64×64 ブロックに分割される（四分木ブロック分割）。

[0059] 左上の 64×64 ブロックは、さらに2つの矩形の 32×64 ブロックに垂直に分割され、左の 32×64 ブロックはさらに2つの矩形の 16×64 ブロックに垂直に分割される（二分木ブロック分割）。その結果、左上の 64×64 ブロックは、2つの 16×64 ブロック11、12と、 32×64 ブロック13とに分割される。

[0060] 右上の 64×64 ブロックは、2つの矩形の 64×32 ブロック14、15に水平に分割される（二分木ブロック分割）。

[0061] 左下の 64×64 ブロックは、4つの正方形の 32×32 ブロックに分割される（四分木ブロック分割）。4つの 32×32 ブロックのうち左上のブロック及び右下のブロックはさらに分割される。左上の 32×32 ブロックは、2つの矩形の 16×32 ブロックに垂直に分割され、右の 16×32 ブ

ブロックはさらに2つの 16×16 ブロックに水平に分割される（二分木ブロック分割）。右下の 32×32 ブロックは、2つの 32×16 ブロックに水平に分割される（二分木ブロック分割）。その結果、左下の 64×64 ブロックは、 16×32 ブロック16と、2つの 16×16 ブロック17、18と、2つの 32×32 ブロック19、20と、2つの 32×16 ブロック21、22とに分割される。

[0062] 右下の 64×64 ブロック23は分割されない。

[0063] 以上のように、図3では、ブロック10は、再帰的な四分木及び二分木ブロック分割に基づいて、13個の可変サイズのブロック11～23に分割される。このような分割は、QTBT (quad-tree plus binary tree) 分割と呼ばれることがある。

[0064] なお、図3では、1つのブロックが4つ又は2つのブロックに分割されていたが（四分木又は二分木ブロック分割）、分割はこれらに限定されない。例えば、1つのブロックが3つのブロックに分割されてもよい（三分木ブロック分割）。このような三分木ブロック分割を含む分割は、MBT (multi-type tree) 分割と呼ばれることがある。

[0065] [ピクチャの構成 スライス／タイル]

ピクチャを並列にデコードするために、ピクチャはスライス単位またはタイル単位で構成される場合がある。スライス単位またはタイル単位からなるピクチャは、分割部102によって構成されてもよい。

[0066] スライスは、ピクチャを構成する基本的な符号化の単位である。ピクチャは、例えば1つ以上のスライスから構成される。また、スライスは、1つ以上の連続するCTU (Coding Tree Unit) からなる。

[0067] 図4Aは、スライスの構成の一例を示す概念図である。例えば、ピクチャは、 11×8 個のCTUを含み、かつ、4つのスライス（スライス1～4）に分割される。スライス1は、16個のCTUからなり、スライス2は、21個のCTUからなり、スライス3は、29個のCTUからなり、スライス4は、22個のCTUからなる。ここで、ピクチャ内の各CTUは、いずれ

かのスライスに属する。スライスの形状は、ピクチャを水平方向に分割した形になる。スライスの境界は、画面端である必要はなく、画面内のCTUの境界のうちどこであってもよい。スライスの中のCTUの処理順（符号化順または復号順）は、例えばラスタ・スキャン順である。また、スライスは、ヘッダ情報と符号化データを含む。ヘッダ情報には、スライスの先頭のCTUアドレス、スライス・タイプなどそのスライスの特徴が記述されてもよい。

[0068] タイルは、ピクチャを構成する矩形領域の単位である。各タイルにはTile IDと呼ばれる番号がラスタ・スキャン順に割り振られてもよい。

[0069] 図4Bは、タイルの構成の一例を示す概念図である。例えば、ピクチャは、 11×8 個のCTUを含み、かつ、4つの矩形領域のタイル（タイル1〜4）に分割される。タイルが使用される場合、タイルが使用されない場合と比べてCTUの処理順が変更される。タイルが使用されない場合、ピクチャ内の複数のCTUはラスタ・スキャン順に処理される。タイルが使用される場合には、複数のタイルのそれぞれにおいて、少なくとも1つのCTUがラスタ・スキャン順に処理される。例えば、図4Bに示すように、タイル1に含まれる複数のCTUの処理順は、タイル1の1行目左端からタイル1の1行目右端まで向かい、次に、タイル1の2行目左端からタイル1の2行目右端まで向かう順である。

[0070] なお、1つのタイルは、1つ以上のスライスを含む場合があり、1つのスライスは、1つ以上のタイルを含む場合がある。

[0071] [減算部]

減算部104は、分割部102から入力され、分割部102によって分割されたブロック単位で、原信号（原サンプル）から予測信号（以下に示す予測制御部128から入力される予測サンプル）を減算する。つまり、減算部104は、符号化対象ブロック（以下、カレントブロックという）の予測誤差（残差ともいう）を算出する。そして、減算部104は、算出された予測誤差（残差）を変換部106に出力する。

[0072] 原信号は、符号化装置100の入力信号であり、動画像を構成する各ピクチャの画像を表す信号（例えば輝度（luma）信号及び2つの色差（chroma）信号）である。以下において、画像を表す信号をサンプルということもある。

[0073] [変換部]

変換部106は、空間領域の予測誤差を周波数領域の変換係数に変換し、変換係数を量子化部108に出力する。具体的には、変換部106は、例えば空間領域の予測誤差に対して所定の離散コサイン変換（DCT）又は離散サイン変換（DST）を行う。所定のDCT又はDSTは、予め定められていてもよい。

[0074] なお、変換部106は、複数の変換タイプの中から適応的に変換タイプを選択し、選択された変換タイプに対応する変換基底関数（transform basis function）を用いて、予測誤差を変換係数に変換してもよい。このような変換は、EMT（explicit multiple core transform）又はAMT（adaptive multiple transform）と呼ばれることがある。

[0075] 複数の変換タイプは、例えば、DCT-II、DCT-V、DCT-VII、DST-I及びDST-VIIを含む。図5Aは、変換タイプ例に対応する変換基底関数を示す表である。図5AにおいてNは入力画素の数を示す。これらの複数の変換タイプの中からの変換タイプの選択は、例えば、予測の種類（イントラ予測及びインター予測）に依存してもよいし、イントラ予測モードに依存してもよい。

[0076] このようなEMT又はAMTを適用するか否かを示す情報（例えばEMTフラグまたはAMTフラグと呼ばれる）及び選択された変換タイプを示す情報は、通常、CUレベルで信号化される。なお、これらの情報の信号化は、CUレベルに限定される必要はなく、他のレベル（例えば、ビットシーケンスレベル、ピクチャレベル、スライスレベル、タイルレベル又はCTUレベル）であってもよい。

[0077] また、変換部106は、変換係数（変換結果）を再変換してもよい。このような再変換は、AST（adaptive secondary transform）又はNSST（non-separable secondary transform）と呼ばれることがある。例えば、変換部106は、イントラ予測誤差に対応する変換係数のブロックに含まれるサブブロック（例えば4×4サブブロック）ごとに再変換を行う。NSSTを適用するか否かを示す情報及びNSSTに用いられる変換行列に関する情報は、通常、CUレベルで信号化される。なお、これらの情報の信号化は、CUレベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、ピクチャレベル、スライスレベル、タイルレベル又はCTUレベル）であってもよい。

[0078] 変換部106には、Separableな変換と、Non-Separableな変換とが適用されてもよい。Separableな変換とは、入力の次元の数だけ方向ごとに分離して複数回変換を行う方式であり、Non-Separableな変換とは、入力が多次元であった際に2つ以上の次元をまとめて1次元とみなして、まとめて変換を行う方式である。

[0079] 例えば、Non-Separableな変換の一例として、入力が4×4のブロックであった場合にはそれを16個の要素を持ったひとつの配列とみなし、その配列に対して16×16の変換行列で変換処理を行うようなものが挙げられる。

[0080] また、Non-Separableな変換のさらなる例では、4×4の入力ブロックを16個の要素を持ったひとつの配列とみなした後に、その配列に対してGivens回転を複数回行うような変換（Hypercube Givens Transform）が行われてもよい。

[0081] 変換部106での変換では、CU内の領域に応じて周波数領域に変換する基底のタイプを切替えることもできる。一例として、SVT（Spatially Varying Transform）がある。SVTでは、図5Bに示すように、水平あるいは垂直方向にCUを2等分し、いずれか一方の

領域のみ周波数領域への変換を行う。変換基底のタイプは領域毎に設定でき、例えば、D S T 7 と D C T 8 が用いられる。本例ではC U 内の2つの領域のうち、どちらか一方のみ変換を行い、もう一方は変換を行わないが、2つの領域共に変換してもよい。また、分割方法も2等分だけでなく、4等分、あるいは分割を示す情報を別途符号化してC U 分割と同様にシグナリングするなど、より柔軟にすることもできる。なお、S V T は、S B T (S u b b l o c k T r a n s f o r m) と呼ぶこともある。

[0082] [量子化部]

量子化部108は、変換部106から出力された変換係数を量子化する。具体的には、量子化部108は、カレントブロックの変換係数を所定の走査順序で走査し、走査された変換係数に対応する量子化パラメータ(QP)に基づいて当該変換係数を量子化する。そして、量子化部108は、カレントブロックの量子化された変換係数(以下、量子化係数という)をエントロピー符号化部110及び逆量子化部112に出力する。所定の走査順序は、予め定められていてもよい。

[0083] 所定の走査順序は、変換係数の量子化／逆量子化のための順序である。例えば、所定の走査順序は、周波数の昇順(低周波から高周波の順)又は降順(高周波から低周波の順)で定義されてもよい。

[0084] 量子化パラメータ(QP)とは、量子化ステップ(量子化幅)を定義するパラメータである。例えば、量子化パラメータの値が増加すれば量子化ステップも増加する。つまり、量子化パラメータの値が増加すれば量子化誤差が増大する。

[0085] また、量子化には、量子化マトリックスが使用される場合がある。例えば、 4×4 及び 8×8 などの周波数変換サイズと、イントラ予測及びインター予測などの予測モードと、輝度及び色差などの画素成分とに対応して数種類の量子化マトリックスが使われる場合がある。なお、量子化とは、所定の間隔でサンプリングした値を所定のレベルに対応づけてデジタル化することといい、この技術分野では、丸め、ラウンディング、スケーリングといった他

の表現を用いて参照されてもよいし、丸め、ラウンディング、スケーリングを採用してもよい。所定の間隔及びレベルは、予め定められていてもよい。

[0086] 量子化マトリックスを使用する方法として、符号化装置側で直接設定された量子化マトリックスを使用する方法と、デフォルトの量子化マトリックス（デフォルトマトリックス）を使用する方法とがある。符号化装置側では、量子化マトリックスを直接設定することにより、画像の特徴に応じた量子化マトリックスを設定することができる。しかし、この場合、量子化マトリックスの符号化によって、符号量が増加するというデメリットがある。

[0087] 一方、量子化マトリックスを使用せず、高域成分の係数も低域成分の係数も同じように量子化する方法もある。なお、この方法は、係数が全て同じ値である量子化マトリックス（フラットなマトリックス）を用いる方法に等しい。

[0088] 量子化マトリックスは、例えば、SPS（シーケンスパラメータセット：Sequence Parameter Set）またはPPS（ピクチャパラメータセット：Picture Parameter Set）で指定されてもよい。SPSは、シーケンスに対して用いられるパラメータを含み、PPSは、ピクチャに対して用いられるパラメータを含む。SPSとPPSとは、単にパラメータセットと呼ばれる場合がある。

[0089] [エントロピー符号化部]

エントロピー符号化部110は、量子化部108から入力された量子化係数に基づいて符号化信号（符号化ビットストリーム）を生成する。具体的には、エントロピー符号化部110は、例えば、量子化係数を二値化し、二値信号を算術符号化し、圧縮されたビットストリームまたはシーケンスを出力する。

[0090] [逆量子化部]

逆量子化部112は、量子化部108から入力された量子化係数を逆量子化する。具体的には、逆量子化部112は、カレントブロックの量子化係数を所定の走査順序で逆量子化する。そして、逆量子化部112は、カレント

ブロックの逆量子化された変換係数を逆変換部 114 に出力する。所定の走査順序は、予め定められていてもよい。

[0091] [逆変換部]

逆変換部 114 は、逆量子化部 112 から入力された変換係数を逆変換することにより予測誤差（残差）を復元する。具体的には、逆変換部 114 は、変換係数に対して、変換部 106 による変換に対応する逆変換を行うことにより、カレントブロックの予測誤差を復元する。そして、逆変換部 114 は、復元された予測誤差を加算部 116 に出力する。

[0092] なお、復元された予測誤差は、通常、量子化により情報が失われているので、減算部 104 が算出した予測誤差と一致しない。すなわち、復元された予測誤差には、通常、量子化誤差が含まれている。

[0093] [加算部]

加算部 116 は、逆変換部 114 から入力された予測誤差と予測制御部 128 から入力された予測サンプルとを加算することによりカレントブロックを再構成する。そして、加算部 116 は、再構成されたブロックをブロックメモリ 118 及びループフィルタ部 120 に出力する。再構成ブロックは、ローカル復号ブロックと呼ばれることもある。

[0094] [ブロックメモリ]

ブロックメモリ 118 は、例えば、イントラ予測で参照されるブロックであって符号化対象ピクチャ（カレントピクチャという）内のブロックを格納するための記憶部である。具体的には、ブロックメモリ 118 は、加算部 116 から出力された再構成ブロックを格納する。

[0095] [フレームメモリ]

フレームメモリ 122 は、例えば、インター予測に用いられる参照ピクチャを格納するための記憶部であり、フレームバッファと呼ばれることもある。具体的には、フレームメモリ 122 は、ループフィルタ部 120 によってフィルタされた再構成ブロックを格納する。

[0096] [ループフィルタ部]

ループフィルタ部120は、加算部116によって再構成されたブロックにループフィルタを施し、フィルタされた再構成ブロックをフレームメモリ122に出力する。ループフィルタとは、符号化ループ内で用いられるフィルタ（インループフィルタ）であり、例えば、デブロッキング・フィルタ（D FまたはD B F）、サンプルアダプティブオフセット（S A O）及びアダプティブループフィルタ（A L F）などを含む。

[0097] A L Fでは、符号化歪みを除去するための最小二乗誤差フィルタが適用され、例えばカレントブロック内の 2×2 サブブロックごとに、局所的な勾配（*gradient*）の方向及び活性度（*activity*）に基づいて複数のフィルタの中から選択された1つのフィルタが適用される。

[0098] 具体的には、まず、サブブロック（例えば 2×2 サブブロック）が複数のクラス（例えば15又は25クラス）に分類される。サブブロックの分類は、勾配の方向及び活性度に基づいて行われる。例えば、勾配の方向値D（例えば0～2又は0～4）と勾配の活性値A（例えば0～4）とを用いて分類値C（例えば $C = 5D + A$ ）が算出される。そして、分類値Cに基づいて、サブブロックが複数のクラスに分類される。

[0099] 勾配の方向値Dは、例えば、複数の方向（例えば水平、垂直及び2つの対角方向）の勾配を比較することにより導出される。また、勾配の活性値Aは、例えば、複数の方向の勾配を加算し、加算結果を量子化することにより導出される。

[0100] このような分類の結果に基づいて、複数のフィルタの中からサブブロックのためのフィルタが決定される。

[0101] A L Fで用いられるフィルタの形状としては例えば円対称形状が利用される。図6A～図6Cは、A L Fで用いられるフィルタの形状の複数の例を示す図である。図6Aは、 5×5 ダイヤモンド形状フィルタを示し、図6Bは、 7×7 ダイヤモンド形状フィルタを示し、図6Cは、 9×9 ダイヤモンド形状フィルタを示す。フィルタの形状を示す情報は、通常、ピクチャレベルで信号化される。なお、フィルタの形状を示す情報の信号化は、ピクチャレ

ベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、スライスレベル、タイルレベル、CTUレベル又はCUレベル）であってもよい。

[0102] ALFのオン／オフは、例えば、ピクチャレベル又はCUレベルで決定されてもよい。例えば、輝度についてはCUレベルでALFを適用するか否かが決定されてもよく、色差についてはピクチャレベルでALFを適用するか否かが決定されてもよい。ALFのオン／オフを示す情報は、通常、ピクチャレベル又はCUレベルで信号化される。なお、ALFのオン／オフを示す情報の信号化は、ピクチャレベル又はCUレベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、スライスレベル、タイルレベル又はCTUレベル）であってもよい。

[0103] 選択可能な複数のフィルタ（例えば15又は25までのフィルタ）の係数セットは、通常、ピクチャレベルで信号化される。なお、係数セットの信号化は、ピクチャレベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、スライスレベル、タイルレベル、CTUレベル、CUレベル又はサブブロックレベル）であってもよい。

[0104] [ループフィルタ部 > デブロッキング・フィルタ]

デブロッキング・フィルタでは、ループフィルタ部120は、再構成画像のブロック境界にフィルタ処理を行うことによって、そのブロック境界に生じる歪みを減少させる。

[0105] 図7は、デブロッキング・フィルタとして機能するループフィルタ部120の詳細な構成の一例を示すブロック図である。

[0106] ループフィルタ部120は、境界判定部1201、フィルタ判定部1203と、フィルタ処理部1205と、処理判定部1208と、フィルタ特性決定部1207と、スイッチ1202、1204及び1206とを備える。

[0107] 境界判定部1201は、デブロッキング・フィルタ処理される画素（すなわち対象画素）がブロック境界付近に存在しているか否かを判定する。そして、境界判定部1201は、その判定結果をスイッチ1202及び処理判定

部 1 2 0 8 に出力する。

[0108] スイッチ 1 2 0 2 は、対象画素がブロック境界付近に存在していると境界判定部 1 2 0 1 によって判定された場合には、フィルタ処理前の画像を、スイッチ 1 2 0 4 に出力する。逆に、スイッチ 1 2 0 2 は、境界判定部 1 2 0 1 によって対象画素がブロック境界付近に存在していないと判定された場合には、フィルタ処理前の画像をスイッチ 1 2 0 6 に出力する。

[0109] フィルタ判定部 1 2 0 3 は、対象画素の周辺にある少なくとも 1 つの周辺画素の画素値に基づいて、対象画素に対してデブロッキング・フィルタ処理を行うか否かを判定する。そして、フィルタ判定部 1 2 0 3 は、その判定結果をスイッチ 1 2 0 4 及び処理判定部 1 2 0 8 に出力する。

[0110] スイッチ 1 2 0 4 は、対象画素にデブロッキング・フィルタ処理を行うとフィルタ判定部 1 2 0 3 によって判定された場合には、スイッチ 1 2 0 2 を介して取得したフィルタ処理前の画像を、フィルタ処理部 1 2 0 5 に出力する。逆に、スイッチ 1 2 0 4 は、対象画素にデブロッキング・フィルタ処理を行わないとフィルタ判定部 1 2 0 3 によって判定された場合には、スイッチ 1 2 0 2 を介して取得したフィルタ処理前の画像をスイッチ 1 2 0 6 に出力する。

[0111] フィルタ処理部 1 2 0 5 は、スイッチ 1 2 0 2 及び 1 2 0 4 を介してフィルタ処理前の画像を取得した場合には、フィルタ特性決定部 1 2 0 7 によって決定されたフィルタ特性を有するデブロッキング・フィルタ処理を、対象画素に対して実行する。そして、フィルタ処理部 1 2 0 5 は、そのフィルタ処理後の画素をスイッチ 1 2 0 6 に出力する。

[0112] スイッチ 1 2 0 6 は、処理判定部 1 2 0 8 による制御に応じて、デブロッキング・フィルタ処理されていない画素と、フィルタ処理部 1 2 0 5 によってデブロッキング・フィルタ処理された画素とを選択的に出力する。

[0113] 処理判定部 1 2 0 8 は、境界判定部 1 2 0 1 及びフィルタ判定部 1 2 0 3 のそれぞれの判定結果に基づいて、スイッチ 1 2 0 6 を制御する。つまり、処理判定部 1 2 0 8 は、対象画素がブロック境界付近に存在していると境界

判定部 1201 によって判定され、かつ、対象画素にデブロッキング・フィルタ処理を行うとフィルタ判定部 1203 によって判定された場合には、デブロッキング・フィルタ処理された画素をスイッチ 1206 から出力させる。また、上述の場合以外では、処理判定部 1208 は、デブロッキング・フィルタ処理されていない画素をスイッチ 1206 から出力させる。このような画素の出力が繰り返し行われることによって、フィルタ処理後の画像がスイッチ 1206 から出力される。

[0114] 図 8 は、ブロック境界に対して対称なフィルタ特性を有するデブロッキング・フィルタの例を示す概念図である。

[0115] デブロッキング・フィルタ処理では、例えば、画素値と量子化パラメータを用いて、特性の異なる 2 つのデブロッキング・フィルタ、すなわちストロングフィルタ及びウィークフィルタのうちの何れか 1 つが選択される。ストロングフィルタでは、図 8 に示すように、ブロック境界を挟んで画素 $p_0 \sim p_2$ と、画素 $q_0 \sim q_2$ とが存在する場合、画素 $q_0 \sim q_2$ のそれぞれの画素値は、例えば以下の式に示す演算を行うことによって、画素値 $q'_0 \sim q'_2$ に変更される。

$$\begin{aligned} [0116] \quad q'_0 &= (p_1 + 2 \times p_0 + 2 \times q_0 + 2 \times q_1 + q_2 + 4) / 8 \\ q'_1 &= (p_0 + q_0 + q_1 + q_2 + 2) / 4 \\ q'_2 &= (p_0 + q_0 + q_1 + 3 \times q_2 + 2 \times q_3 + 4) / 8 \end{aligned}$$

[0117] なお、上述の式において、 $p_0 \sim p_2$ 及び $q_0 \sim q_2$ は、画素 $p_0 \sim p_2$ 及び画素 $q_0 \sim q_2$ のそれぞれの画素値である。また、 q_3 は、画素 q_2 にブロック境界と反対側に隣接する画素 q_3 の画素値である。また、上述の各式の右辺において、デブロッキング・フィルタ処理に用いられる各画素の画素値に乗算される係数が、フィルタ係数である。

[0118] さらに、デブロッキング・フィルタ処理では、演算後の画素値が閾値を超えて設定されないように、クリップ処理が行われてもよい。このクリップ処理では、上述の式による演算後の画素値は、量子化パラメータから決定される閾値を用いて、「演算対象画素値 $\pm 2 \times$ 閾値」にクリップされる。これに

より、過度な平滑化を防ぐことができる。

[0119] 図9は、デブロッキング・フィルタ処理が行われるブロック境界を説明するための概念図である。図10は、Bs値の一例を示す概念図である。

[0120] デブロッキング・フィルタ処理が行われるブロック境界は、例えば、図9で示すような8×8画素ブロックのPU (Prediction Unit) またはTU (Transform Unit) の境界である。デブロッキング・フィルタ処理は、4行または4列を単位に行われ得る。まず、図9に示すブロックP及びブロックQに対して、図10のようにBs (Boundary Strength) 値が決定される。

[0121] 図10のBs値にしたがい、同一の画像に属するブロック境界であっても、異なる強さのデブロッキング・フィルタ処理を行うか否かが決定される。色差信号に対するデブロッキング・フィルタ処理は、Bs値が2の場合に行われる。輝度信号に対するデブロッキング・フィルタ処理は、Bs値が1以上であって、所定の条件が満たされた場合に行われる。所定の条件は、予め定められていてもよい。なお、Bs値の判定条件は図10に示したものに限定されず、他のパラメータに基づいて決定されてもよい。

[0122] [予測処理部 (イントラ予測部・インター予測部・予測制御部)]

図11は、符号化装置100の予測処理部で行われる処理の一例を示すフローチャートである。なお、予測処理部は、イントラ予測部124、インター予測部126、及び予測制御部128の全てまたは一部の構成要素からなる。

[0123] 予測処理部は、カレントブロックの予測画像を生成する (ステップSb__1)。この予測画像は、予測信号または予測ブロックともいう。なお、予測信号には、例えばイントラ予測信号またはインター予測信号がある。具体的には、予測処理部は、予測ブロックの生成、差分ブロックの生成、係数ブロックの生成、差分ブロックの復元、及び復号画像ブロックの生成が行われることによって既に得られている再構成画像を用いて、カレントブロックの予測画像を生成する。

- [0124] 再構成画像は、例えば、参照ピクチャの画像であってもよいし、カレントブロックを含むピクチャであるカレントピクチャ内の符号化済みのブロックの画像であってもよい。カレントピクチャ内の符号化済みのブロックは、例えばカレントブロックの隣接ブロックである。
- [0125] 図12は、符号化装置100の予測処理部で行われる処理の他の例を示すフローチャートである。
- [0126] 予測処理部は、第1の方式で予測画像を生成し（ステップSc__1a）、第2の方式で予測画像を生成し（ステップSc__1b）、第3の方式で予測画像を生成する（ステップSc__1c）。第1の方式、第2の方式、及び第3の方式は、予測画像を生成するための互いに異なる方式であって、それぞれ例えば、インター予測方式、イントラ予測方式、及び、それら以外の予測方式であってもよい。これらの予測方式では、上述の再構成画像を用いてもよい。
- [0127] 次に、予測処理部は、ステップSc__1a、Sc__1b、及びSc__1cで生成された複数の予測画像のうちの何れか1つを選択する（ステップSc__2）。この予測画像の選択、すなわち最終的な予測画像を得るための方式またはモードの選択は、生成された各予測画像に対するコストを算出し、そのコストに基づいて行われてもよい。または、その予測画像の選択は、符号化の処理に用いられるパラメータに基づいて行われてもよい。符号化装置100は、その選択された予測画像、方式またはモードを特定するための情報を符号化信号（符号化ビットストリームともいう）に信号化してもよい。その情報は、例えばフラグなどであってもよい。これにより、復号装置は、その情報に基づいて、符号化装置100において選択された方式またはモードにしたがって予測画像を生成することができる。なお、図12に示す例では、予測処理部は、各方式で予測画像を生成した後に、何れかの予測画像を選択する。しかし、予測処理部は、それらの予測画像を生成する前に、上述の符号化の処理に用いられるパラメータに基づいて、方式またはモードを選択し、その方式またはモードにしたがって予測画像を生成してもよい。

[0128] 例えば、第1の方式及び第2の方式は、それぞれイントラ予測及びインター予測であって、予測処理部は、これらの予測方式にしたがって生成される予測画像から、カレントブロックに対する最終的な予測画像を選択してもよい。

[0129] 図13は、符号化装置100の予測処理部で行われる処理の他の例を示すフローチャートである。

[0130] まず、予測処理部は、イントラ予測によって予測画像を生成し（ステップSd__1a）、インター予測によって予測画像を生成する（ステップSd__1b）。なお、イントラ予測によって生成された予測画像を、イントラ予測画像ともいい、インター予測によって生成された予測画像を、インター予測画像ともいう。

[0131] 次に、予測処理部は、イントラ予測画像及びインター予測画像のそれぞれを評価する（ステップSd__2）。この評価には、コストが用いられてもよい。つまり、予測処理部は、イントラ予測画像及びインター予測画像のそれぞれのコストCを算出する。このコストCは、R-D最適化モデルの式、例えば、 $C = D + \lambda \times R$ によって算出され得る。この式において、Dは、予測画像の符号化歪であって、例えば、カレントブロックの画素値と予測画像の画素値との差分絶対値和などによって表される。また、Rは、予測画像の発生符号量であって、具体的には、予測画像を生成するための動き情報などの符号化に必要な符号量などである。また、 λ は、例えばラグランジュの未定乗数である。

[0132] そして、予測処理部は、イントラ予測画像及びインター予測画像から、最も小さいコストCが算出された予測画像を、カレントブロックの最終的な予測画像として選択する（ステップSd__3）。つまり、カレントブロックの予測画像を生成するための予測方式またはモードが選択される。

[0133] [イントラ予測部]

イントラ予測部124は、ブロックメモリ118に格納されたカレントピクチャ内のブロックを参照してカレントブロックのイントラ予測（画面内予

測ともいう)を行うことで、予測信号(イントラ予測信号)を生成する。具体的には、イントラ予測部124は、カレントブロックに隣接するブロックのサンプル(例えば輝度値、色差値)を参照してイントラ予測を行うことでイントラ予測信号を生成し、イントラ予測信号を予測制御部128に出力する。

[0134] 例えば、イントラ予測部124は、規定の複数のイントラ予測モードのうちの1つを用いてイントラ予測を行う。複数のイントラ予測モードは、通常、1以上の非方向性予測モードと、複数の方向性予測モードと、を含む。規定の複数のモードは、予め規定されていてもよい。

[0135] 1以上の非方向性予測モードは、例えばH.265/HEVC規格で規定されたPlanar予測モード及びDC予測モードを含む。

[0136] 複数の方向性予測モードは、例えばH.265/HEVC規格で規定された33方向の予測モードを含む。なお、複数の方向性予測モードは、33方向に加えてさらに32方向の予測モード(合計で65個の方向性予測モード)を含んでもよい。図14は、イントラ予測において用いられ得る全67個のイントラ予測モード(2個の非方向性予測モード及び65個の方向性予測モード)を示す概念図である。実線矢印は、H.265/HEVC規格で規定された33方向を表し、破線矢印は、追加された32方向を表す(2個の非方向性予測モードは図14には図示されていない)。

[0137] 種々の処理例では、色差ブロックのイントラ予測において、輝度ブロックが参照されてもよい。つまり、カレントブロックの輝度成分に基づいて、カレントブロックの色差成分が予測されてもよい。このようなイントラ予測は、CCLM(cross-component linear model)予測と呼ばれることがある。このような輝度ブロックを参照する色差ブロックのイントラ予測モード(例えばCCLMモードと呼ばれる)は、色差ブロックのイントラ予測モードの1つとして加えられてもよい。

[0138] イントラ予測部124は、水平/垂直方向の参照画素の勾配に基づいてイントラ予測後の画素値を補正してもよい。このような補正をとまなうイント

ラ予測は、PDPC (position dependent intra prediction combination) と呼ばれることがある。PDPCの適用の有無を示す情報（例えばPDPCフラグと呼ばれる）は、通常、CUレベルで信号化される。なお、この情報の信号化は、CUレベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、ピクチャレベル、スライスレベル、タイルレベル又はCTUレベル）であってもよい。

[0139] [インター予測部]

インター予測部126は、フレームメモリ122に格納された参照ピクチャであってカレントピクチャとは異なる参照ピクチャを参照してカレントブロックのインター予測（画面間予測ともいう）を行うことで、予測信号（インター予測信号）を生成する。インター予測は、カレントブロック又はカレントブロック内のカレントサブブロック（例えば4×4ブロック）の単位で行われる。例えば、インター予測部126は、カレントブロック又はカレントサブブロックについて参照ピクチャ内で動き探索（motion estimation）を行い、そのカレントブロック又はカレントサブブロックに最も一致する参照ブロック又はサブブロックを見つける。そして、インター予測部126は、参照ブロック又はサブブロックからカレントブロック又はサブブロックへの動き又は変化を補償する動き情報（例えば動きベクトル）を取得する。インター予測部126は、その動き情報に基づいて、動き補償（または動き予測）を行い、カレントブロック又はサブブロックのインター予測信号を生成する。インター予測部126は、生成されたインター予測信号を予測制御部128に出力する。

[0140] 動き補償に用いられた動き情報は、多様な形態でインター予測信号として信号化されてもよい。例えば、動きベクトルが信号化されてもよい。他の例として、動きベクトルと予測動きベクトル（motion vector predictor）との差分が信号化されてもよい。

[0141] [インター予測の基本フロー]

図15は、インター予測の基本的な流れの一例を示すフローチャートである。

[0142] インター予測部126は、まず、予測画像を生成する（ステップS e__1～S e__3）。次に、減算部104は、カレントブロックと予測画像との差分を予測残差として生成する（ステップS e__4）。

[0143] ここで、インター予測部126は、予測画像の生成では、カレントブロックの動きベクトル（MV）の決定（ステップS e__1及びS e__2）と、動き補償（ステップS e__3）とを行うことによって、その予測画像を生成する。また、インター予測部126は、MVの決定では、候補動きベクトル（候補MV）の選択（ステップS e__1）と、MVの導出（ステップS e__2）とを行うことによって、そのMVを決定する。候補MVの選択は、例えば、候補MVリストから少なくとも1つの候補MVを選択することによって行われる。また、MVの導出では、インター予測部126は、少なくとも1つの候補MVから、さらに少なくとも1つの候補MVを選択することによって、その選択された少なくとも1つの候補MVを、カレントブロックのMVとして決定してもよい。あるいは、インター予測部126は、その選択された少なくとも1つの候補MVのそれぞれについて、その候補MVで指示される参照ピクチャの領域を探索することによって、カレントブロックのMVを決定してもよい。なお、この参照ピクチャの領域を探索することを、動き探索（motion estimation）と称してもよい。

[0144] また、上述の例では、ステップS e__1～S e__3は、インター予測部126によって行われるが、例えばステップS e__1またはステップS e__2などの処理は、符号化装置100に含まれる他の構成要素によって行われてもよい。

[0145] [動きベクトルの導出のフロー]

図16は、動きベクトル導出の一例を示すフローチャートである。

[0146] インター予測部126は、動き情報（例えばMV）を符号化するモードで、カレントブロックのMVを導出する。この場合、例えば動き情報が予測パ

ラメータとして符号化されて、信号化される。つまり、符号化された動き情報が、符号化信号（符号化ビットストリームともいう）に含まれる。

[0147] あるいは、インター予測部126は、動き情報を符号化しないモードでMVを導出する。この場合には、動き情報は、符号化信号に含まれない。

[0148] ここで、MV導出のモードには、後述のノーマルインターモード、マージモード、FRUCモード及びアフィンモードなどがある。これらのモードのうち、動き情報を符号化するモードには、ノーマルインターモード、マージモード、及びアフィンモード（具体的には、アフィンインターモード及びアフィンマージモード）などがある。なお、動き情報には、MVだけでなく、後述の予測動きベクトル選択情報が含まれてもよい。また、動き情報を符号化しないモードには、FRUCモードなどがある。インター予測部126は、これらの複数のモードから、カレントブロックのMVを導出するためのモードを選択し、その選択されたモードを用いてカレントブロックのMVを導出する。

[0149] 図17は、動きベクトル導出の他の例を示すフローチャートである。

[0150] インター予測部126は、差分MVを符号化するモードで、カレントブロックのMVを導出する。この場合、例えば差分MVが予測パラメータとして符号化されて、信号化される。つまり、符号化された差分MVが、符号化信号に含まれる。この差分MVは、カレントブロックのMVと、その予測MVとの差である。

[0151] あるいは、インター予測部126は、差分MVを符号化しないモードでMVを導出する。この場合には、符号化された差分MVは、符号化信号に含まれない。

[0152] ここで、上述のようにMVの導出のモードには、後述のノーマルインターモード、マージモード、FRUCモード及びアフィンモードなどがある。これらのモードのうち、差分MVを符号化するモードには、ノーマルインターモード及びアフィンモード（具体的には、アフィンインターモード）などがある。また、差分MVを符号化しないモードには、FRUCモード、マージモード

及びアフィンモード（具体的には、アフィンマージモード）などがある。インター予測部126は、これらの複数のモードから、カレントブロックのMVを導出するためのモードを選択し、その選択されたモードを用いてカレントブロックのMVを導出する。

[0153] [動きベクトルの導出のフロー]

図18は、動きベクトル導出の他の例を示すフローチャートである。MV導出のモード、すなわちインター予測モードには、複数のモードがあり、大きく分けて、差分MVを符号化するモードと、差分動きベクトルを符号化しないモードとがある。差分MVを符号化しないモードには、マージモード、FRUCモード、及びアフィンモード（具体的には、アフィンマージモード）がある。これらのモードの詳細については、後述するが、簡単には、マージモードは、周辺の符号化済みブロックから動きベクトルを選択することによって、カレントブロックのMVを導出するモードであり、FRUCモードは、符号化済み領域間で探索を行うことによって、カレントブロックのMVを導出するモードである。また、アフィンモードは、アフィン変換を想定して、カレントブロックを構成する複数のサブブロックそれぞれの動きベクトルを、カレントブロックのMVとして導出するモードである。

[0154] 具体的には、図示されるように、インター予測部126は、インター予測モード情報が0を示す場合（Sf__1で0）、マージモードにより動きベクトルを導出する（Sf__2）。また、インター予測部126は、インター予測モード情報が1を示す場合（Sf__1で1）、FRUCモードにより動きベクトルを導出する（Sf__3）。また、インター予測部126は、インター予測モード情報が2を示す場合（Sf__1で2）、アフィンモード（具体的には、アフィンマージモード）により動きベクトルを導出する（Sf__4）。また、インター予測部126は、インター予測モード情報が3を示す場合（Sf__1で3）、差分MVを符号化するモード（例えば、ノーマルインターモード）により動きベクトルを導出する（Sf__5）。

[0155] [MV導出 > ノーマルインターモード]

ノーマルインターモードは、候補MVによって示される参照ピクチャの領域から、カレントブロックの画像に類似するブロックに基づいて、カレントブロックのMVを導出するインター予測モードである。また、このノーマルインターモードでは、差分MVが符号化される。

[0156] 図19は、ノーマルインターモードによるインター予測の例を示すフローチャートである。

[0157] インター予測部126は、まず、時間的または空間的にカレントブロックの周囲にある複数の符号化済みブロックのMVなどの情報に基づいて、そのカレントブロックに対して複数の候補MVを取得する（ステップSg_1）。つまり、インター予測部126は、候補MVリストを作成する。

[0158] 次に、インター予測部126は、ステップSg_1で取得された複数の候補MVの中から、N個（Nは2以上の整数）の候補MVのそれぞれを予測動きベクトル候補（予測MV候補ともいう）として、所定の優先順位に従って抽出する（ステップSg_2）。なお、その優先順位は、N個の候補MVのそれぞれに対して予め定められていてもよい。

[0159] 次に、インター予測部126は、そのN個の予測動きベクトル候補の中から1つの予測動きベクトル候補を、カレントブロックの予測動きベクトル（予測MVともいう）として選択する（ステップSg_3）。このとき、インター予測部126は、選択された予測動きベクトルを識別するための予測動きベクトル選択情報をストリームに符号化する。なお、ストリームは、上述の符号化信号または符号化ビットストリームである。

[0160] 次に、インター予測部126は、符号化済み参照ピクチャを参照し、カレントブロックのMVを導出する（ステップSg_4）。このとき、インター予測部126は、さらに、その導出されたMVと予測動きベクトルとの差分値を差分MVとしてストリームに符号化する。なお、符号化済み参照ピクチャは、符号化後に再構成された複数のブロックからなるピクチャである。

[0161] 最後に、インター予測部126は、その導出されたMVと符号化済み参照ピクチャとを用いてカレントブロックに対して動き補償を行ことにより、そ

のカレントブロックの予測画像を生成する（ステップS_g__5）。なお、予測画像は、上述のインター予測信号である。

[0162] また、符号化信号に含められる、予測画像の生成に用いられたインター予測モード（上述の例ではノーマルインターモード）を示す情報は、例えば予測パラメータとして符号化される。

[0163] なお、候補MVリストは、他のモードに用いられるリストと共通に用いられてもよい。また、候補MVリストに関する処理を、他のモードに用いられるリストに関する処理に適用してもよい。この候補MVリストに関する処理は、例えば、候補MVリストからの候補MVの抽出もしくは選択、候補MVの並び替え、または、候補MVの削除などである。

[0164] [MV導出 > マージモード]

マージモードは、候補MVリストから候補MVをカレントブロックのMVとして選択することによって、そのMVを導出するインター予測モードである。

[0165] 図20は、マージモードによるインター予測の例を示すフローチャートである。

[0166] インター予測部126は、まず、時間的または空間的にカレントブロックの周囲にある複数の符号化済みブロックのMVなどの情報に基づいて、そのカレントブロックに対して複数の候補MVを取得する（ステップS_h__1）。つまり、インター予測部126は、候補MVリストを作成する。

[0167] 次に、インター予測部126は、ステップS_h__1で取得された複数の候補MVの中から1つの候補MVを選択することによって、カレントブロックのMVを導出する（ステップS_h__2）。このとき、インター予測部126は、選択された候補MVを識別するためのMV選択情報をストリームに符号化する。

[0168] 最後に、インター予測部126は、その導出されたMVと符号化済み参照ピクチャとを用いてカレントブロックに対して動き補償を行ことにより、そのカレントブロックの予測画像を生成する（ステップS_h__3）。

[0169] また、符号化信号に含められる、予測画像の生成に用いられたインター予測モード（上述の例ではマージモード）を示す情報は、例えば予測パラメータとして符号化される。

[0170] 図21は、マージモードによるカレントピクチャの動きベクトル導出処理の一例を説明するための概念図である。

[0171] まず、予測MVの候補を登録した予測MVリストを生成する。予測MVの候補としては、対象ブロックの空間的に周辺に位置する複数の符号化済みブロックが持つMVである空間隣接予測MV、符号化済み参照ピクチャにおける対象ブロックの位置を投影した近辺のブロックが持つMVである時間隣接予測MV、空間隣接予測MVと時間隣接予測MVのMV値を組み合わせで生成したMVである結合予測MV、及び値がゼロのMVであるゼロ予測MV等がある。

[0172] 次に、予測MVリストに登録されている複数の予測MVの中から1つの予測MVを選択することで、対象ブロックのMVとして決定する。

[0173] さらに、可変長符号化部では、どの予測MVを選択したかを示す信号であるmerge_idxをストリームに記述して符号化する。

[0174] なお、図21で説明した予測MVリストに登録する予測MVは一例であり、図中の個数とは異なる個数であったり、図中の予測MVの一部の種類を含まない構成であったり、図中の予測MVの種類以外の予測MVを追加した構成であったりしてもよい。

[0175] マージモードにより導出した対象ブロックのMVを用いて、後述するDMVR (decoder motion vector refinement) 処理を行うことによって最終的なMVを決定してもよい。

[0176] なお、予測MVの候補は、上述の候補MVであり、予測MVリストは、上述の候補MVリストである。また、候補MVリストを、候補リストと称してもよい。また、merge_idxは、MV選択情報である。

[0177] [MV導出 > FRUCモード]

動き情報は符号化装置側から信号化されずに、復号装置側で導出されても

よい。なお、上述のように、H. 265/HEVC規格で規定されたマージモードが用いられてもよい。また例えば、復号装置側で動き探索を行うことにより動き情報が導出されてもよい。実施の形態において、復号装置側では、カレントブロックの画素値を用いずに動き探索が行われる。

[0178] ここで、復号装置側で動き探索を行うモードについて説明する。この復号装置側で動き探索を行うモードは、PMMVD (pattern matched motion vector derivation) モード又はFRUC (frame rate up-conversion) モードと呼ばれることがある。

[0179] フローチャートの形式でFRUC処理の一例を図22に示す。まず、カレントブロックに空間的又は時間的に隣接する符号化済みブロックの動きベクトルを参照して、各々が予測動きベクトル(MV)を有する複数の候補のリスト(すなわち、候補MVリストであって、マージリストと共通であってもよい)が生成される(ステップSi__1)。次に、候補MVリストに登録されている複数の候補MVの中からベスト候補MVを選択する(ステップSi__2)。例えば、候補MVリストに含まれる各候補MVの評価値が算出され、評価値に基づいて1つの候補MVが選択される。そして、選択された候補の動きベクトルに基づいて、カレントブロックのための動きベクトルが導出される(ステップSi__4)。具体的には、例えば、選択された候補の動きベクトル(ベスト候補MV)がそのままカレントブロックのための動きベクトルとして導出される。また例えば、選択された候補の動きベクトルに対応する参照ピクチャ内の位置の周辺領域において、パターンマッチングを行うことにより、カレントブロックのための動きベクトルが導出されてもよい。すなわち、ベスト候補MVの周辺の領域に対して、参照ピクチャにおけるパターンマッチング及び評価値を用いた探索を行い、さらに評価値が良い値となるMVがあった場合は、ベスト候補MVを前記MVに更新して、それをカレントブロックの最終的なMVとしてもよい。より良い評価値を有するMVへの更新を行う処理を実施しない構成とすることも可能である。

- [0180] 最後に、インター予測部 126 は、その導出されたMVと符号化済み参照ピクチャとを用いてカレントブロックに対して動き補償を行ことにより、そのカレントブロックの予測画像を生成する（ステップS i__5）。
- [0181] サブブロック単位で処理を行う場合も全く同様の処理としてもよい。
- [0182] 評価値は、種々の方法によって算出されてもよい。例えば、動きベクトルに対応する参照ピクチャ内の領域の再構成画像と、所定の領域（その領域は、例えば、以下に示すように、他の参照ピクチャの領域またはカレントピクチャの隣接ブロックの領域であってもよい）の再構成画像とを比較する。所定の領域は予め定められていてもよい。
- [0183] そして、2つの再構成画像の画素値の差分を算出して、動きベクトルの評価値に用いてもよい。なお、差分値に加えてそれ以外の情報を用いて評価値を算出してもよい。
- [0184] 次に、パターンマッチングの例について詳細に説明する。まず、候補MVリスト（例えばマージリスト）に含まれる1つの候補MVを、パターンマッチングによる探索のスタートポイントとして選択する。例えば、パターンマッチングとしては、第1パターンマッチング又は第2パターンマッチングが用いられ得る。第1パターンマッチング及び第2パターンマッチングは、それぞれ、バイラテラルマッチング（b i l a t e r a l m a t c h i n g）及びテンプレートマッチング（t e m p l a t e m a t c h i n g）と呼ばれることがある。
- [0185] [MV導出 > FRUC > バイラテラルマッチング]
- 第1パターンマッチングでは、異なる2つの参照ピクチャ内の2つのブロックであってカレントブロックの動き軌道（m o t i o n t r a j e c t o r y）に沿う2つのブロックの間でパターンマッチングが行われる。したがって、第1パターンマッチングでは、上述した候補の評価値の算出のための所定の領域として、カレントブロックの動き軌道に沿う他の参照ピクチャ内の領域が用いられる。所定の領域は、予め定められていてもよい。
- [0186] 図23は、動き軌道に沿う2つの参照ピクチャにおける2つのブロック間

での第1パターンマッチング（バイラテラルマッチング）の一例を説明するための概念図である。図23に示すように、第1パターンマッチングでは、カレントブロック（C u r b l o c k）の動き軌道に沿う2つのブロックであって異なる2つの参照ピクチャ（R e f 0、R e f 1）内の2つのブロックのペアの中で最もマッチするペアを探索することにより2つの動きベクトル（M V 0、M V 1）が導出される。具体的には、カレントブロックに対して、候補MVで指定された第1の符号化済み参照ピクチャ（R e f 0）内の指定位置における再構成画像と、前記候補MVを表示時間間隔でスケールした対称MVで指定された第2の符号化済み参照ピクチャ（R e f 1）内の指定位置における再構成画像との差分を導出し、得られた差分値を用いて評価値を算出する。複数の候補MVの中で最も評価値が良い値となる候補MVを最終MVとして選択することが可能であり、良い結果をもたらし得る。

[0187] 連続的な動き軌道の仮定の下では、2つの参照ブロックを指し示す動きベクトル（M V 0、M V 1）は、カレントピクチャ（C u r P i c）と2つの参照ピクチャ（R e f 0、R e f 1）との間の時間的な距離（T D 0、T D 1）に対して比例する。例えば、カレントピクチャが時間的に2つの参照ピクチャの間に位置し、カレントピクチャから2つの参照ピクチャへの時間的な距離が等しい場合、第1パターンマッチングでは、鏡映対称な双方向の動きベクトルが導出される。

[0188] [MV導出 > F R U C > テンプレートマッチング]

第2パターンマッチング（テンプレートマッチング）では、カレントピクチャ内のテンプレート（カレントピクチャ内でカレントブロックに隣接するブロック（例えば上及び／又は左隣接ブロック））と参照ピクチャ内のブロックとの間でパターンマッチングが行われる。したがって、第2パターンマッチングでは、上述した候補の評価値の算出のための所定の領域として、カレントピクチャ内のカレントブロックに隣接するブロックが用いられる。

[0189] 図24は、カレントピクチャ内のテンプレートと参照ピクチャ内のブロッ

クとの間でのパターンマッチング（テンプレートマッチング）の一例を説明するための概念図である。図24に示すように、第2パターンマッチングでは、カレントピクチャ（Cur Pic）内でカレントブロック（Cur block）に隣接するブロックと最もマッチするブロックを参照ピクチャ（Ref 0）内で探索することによりカレントブロックの動きベクトルが導出される。具体的には、カレントブロックに対して、左隣接及び上隣接の両方もしくはどちらか一方の符号化済み領域の再構成画像と、候補MVで指定された符号化済み参照ピクチャ（Ref 0）内の同等位置における再構成画像との差分を導出し、得られた差分値を用いて評価値を算出し、複数の候補MVの中で最も評価値が良い値となる候補MVをベスト候補MVとして選択することが可能である。

[0190] このようなF R U Cモードを適用するか否かを示す情報（例えばF R U Cフラグと呼ばれる）は、C Uレベルで信号化されてもよい。また、F R U Cモードが適用される場合（例えばF R U Cフラグが真の場合）、適用可能なパターンマッチングの方法（第1パターンマッチング又は第2パターンマッチング）を示す情報がC Uレベルで信号化されてもよい。なお、これらの情報の信号化は、C Uレベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、ピクチャレベル、スライスレベル、タイルレベル、C T Uレベル又はサブブロックレベル）であってもよい。

[0191] [MV導出 > アフィンモード]

次に、複数の隣接ブロックの動きベクトルに基づいてサブブロック単位で動きベクトルを導出するアフィンモードについて説明する。このモードは、アフィン動き補償予測（a f f i n e m o t i o n c o m p e n s a t i o n p r e d i c t i o n）モードと呼ばれることがある。

[0192] 図25Aは、複数の隣接ブロックの動きベクトルに基づくサブブロック単位の動きベクトルの導出の一例を説明するための概念図である。図25Aにおいて、カレントブロックは、16の4×4サブブロックを含む。ここでは、隣接ブロックの動きベクトルに基づいてカレントブロックの左上角制御ポ

イントの動きベクトル v_0 が導出され、同様に、隣接サブブロックの動きベクトルに基づいてカレントブロックの右上角制御ポイントの動きベクトル v_1 が導出される。そして、以下の式 (1A) により、2つの動きベクトル v_0 及び v_1 が投影されてもよく、カレントブロック内の各サブブロックの動きベクトル (v_x , v_y) が導出されてもよい。

[0193] [数1]

$$\begin{cases} v_x = \frac{(v_{1x} - v_{0x})}{w}x - \frac{(v_{1y} - v_{0y})}{w}y + v_{0x} \\ v_y = \frac{(v_{1y} - v_{0y})}{w}x - \frac{(v_{1x} - v_{0x})}{w}y + v_{0y} \end{cases} \quad (1A)$$

[0194] ここで、 x 及び y は、それぞれ、サブブロックの水平位置及び垂直位置を示し、 w は、所定の重み係数を示す。所定の重み係数は、予め決定されていてもよい。

[0195] このようなアフィンモードを示す情報（例えばアフィンフラグと呼ばれる）は、CUレベルで信号化されてもよい。なお、このアフィンモードを示す情報の信号化は、CUレベルに限定される必要はなく、他のレベル（例えば、シーケンスレベル、ピクチャレベル、スライスレベル、タイルレベル、CTUレベル又はサブブロックレベル）であってもよい。

[0196] また、このようなアフィンモードでは、左上及び右上隅制御ポイントの動きベクトルの導出方法が異なるいくつかのモードを含んでもよい。例えば、アフィンモードには、アフィンインター（アフィンノーマルインターともいう）モードと、アフィンマージモードの2つのモードがある。

[0197] [MV導出 > アフィンモード]

図25Bは、3つの制御ポイントを有するアフィンモードにおけるサブブロック単位の動きベクトルの導出の一例を説明するための概念図である。図25Bにおいて、カレントブロックは、16の4×4サブブロックを含む。ここでは、隣接ブロックの動きベクトルに基づいてカレントブロックの左上隅制御ポイントの動きベクトル v_0 が導出され、同様に、隣接ブロックの動きベクトルに基づいてカレントブロックの右上隅制御ポイントの動きベクトル

v_1 、隣接ブロックの動きベクトルに基づいてカレントブロックの左下角制御ポイントの動きベクトル v_2 が導出される。そして、以下の式 (1B) により、3つの動きベクトル v_0 、 v_1 及び v_2 が投影されてもよく、カレントブロック内の各サブブロックの動きベクトル (v_x , v_y) が導出されてもよい。

[0198] [数2]

$$\begin{cases} v_x = \frac{(v_{1x} - v_{0x})}{w}x - \frac{(v_{2x} - v_{0x})}{h}y + v_{0x} \\ v_y = \frac{(v_{1y} - v_{0y})}{w}x - \frac{(v_{2y} - v_{0y})}{h}y + v_{0y} \end{cases} \quad (1B)$$

[0199] ここで、 x 及び y は、それぞれ、サブブロック中心の水平位置及び垂直位置を示し、 w は、カレントブロックの幅、 h は、カレントブロックの高さを示す。

[0200] 異なる制御ポイント数 (例えば、2つと3つ) のアフィンモードは、CUレベルで切り替えて信号化されてもよい。なお、CUレベルで使用しているアフィンモードの制御ポイント数を示す情報を、他のレベル (例えば、シーケンスレベル、ピクチャレベル、スライスレベル、タイルレベル、CTUレベル又はサブブロックレベル) で信号化してもよい。

[0201] また、このような3つの制御ポイントを有するアフィンモードでは、左上、右上及び左下角制御ポイントの動きベクトルの導出方法が異なるいくつかのモードを含んでもよい。例えば、アフィンモードには、アフィンインター (アフィンノーマルインターともいう) モードと、アフィンマージモードの2つのモードがある。

[0202] [MV導出 > アフィンマージモード]

図26A、図26B及び図26Cは、アフィンマージモードを説明するための概念図である。

[0203] アフィンマージモードでは、図26Aに示すように、例えば、カレントブロックに隣接する符号化済みブロックA (左)、ブロックB (上)、ブロックC (右上)、ブロックD (左下) 及びブロックE (左上) のうち、アフィンモードで符号化されたブロックに対応する複数の動きベクトルに基づいて

、カレントブロックの制御ポイントのそれぞれの予測動きベクトルが算出される。具体的には、符号化済みブロックA（左）、ブロックB（上）、ブロックC（右上）、ブロックD（左下）及びブロックE（左上）の順序でこれらのブロックが検査され、アフィンモードで符号化された最初の有効なブロックが特定される。この特定されたブロックに対応する複数の動きベクトルに基づいて、カレントブロックの制御ポイントの予測動きベクトルが算出される。

[0204] 例えば、図26Bに示すように、カレントブロックの左に隣接するブロックAが2つの制御ポイントを有するアフィンモードで符号化されている場合は、ブロックAを含む符号化済みブロックの左上角及び右上角の位置に投影した動きベクトル v_3 及び v_4 が導出される。そして、導出された動きベクトル v_3 及び v_4 から、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 と、右上角の制御ポイントの予測動きベクトル v_1 が算出される。

[0205] 例えば、図26Cに示すように、カレントブロックの左に隣接するブロックAが3つの制御ポイントを有するアフィンモードで符号化されている場合は、ブロックAを含む符号化済みブロックの左上角、右上角及び左下角の位置に投影した動きベクトル v_3 、 v_4 及び v_5 が導出される。そして、導出された動きベクトル v_3 、 v_4 及び v_5 から、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 と、右上角の制御ポイントの予測動きベクトル v_1 と、左下角の制御ポイントの予測動きベクトル v_2 が算出される。

[0206] なお、後述する図29のステップS_j__1におけるカレントブロックの制御ポイントのそれぞれの予測動きベクトルの導出に、この予測動きベクトル導出方法を用いてもよい。

[0207] 図27は、アフィンマージモードの一例を示すフローチャートである。

[0208] アフィンマージモードでは、図示されるように、まず、インター予測部126は、カレントブロックの制御ポイントのそれぞれの予測MVを導出する（ステップS_k__1）。制御ポイントは、図25Aに示すように、カレントブロックの左上角及び右上角のポイント、或いは図25Bに示すように、カ

レントブロックの左上角、右上角及び左下角のポイントである。

[0209] つまり、インター予測部 126 は、図 26A に示すように、符号化済みブロック A（左）、ブロック B（上）、ブロック C（右上）、ブロック D（左下）及びブロック E（左上）の順序にこれらのブロックを検査し、アフィンモードで符号化された最初の有効なブロックを特定する。

[0210] そして、ブロック A が特定されブロック A が 2 つの制御ポイントを有する場合、図 26B に示すように、インター予測部 126 は、ブロック A を含む符号化済みブロックの左上角及び右上角の動きベクトル v_3 及び v_4 から、カレントブロックの左上角の制御ポイントの動きベクトル v_0 と、右上角の制御ポイントの動きベクトル v_1 とを算出する。例えば、インター予測部 126 は、符号化済みブロックの左上角及び右上角の動きベクトル v_3 及び v_4 を、カレントブロックに投影することによって、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 と、右上角の制御ポイントの予測動きベクトル v_1 とを算出する。

[0211] 或いは、ブロック A が特定されブロック A が 3 つの制御ポイントを有する場合、図 26C に示すように、インター予測部 126 は、ブロック A を含む符号化済みブロックの左上角、右上角及び左下角の動きベクトル v_3 、 v_4 及び v_5 から、カレントブロックの左上角の制御ポイントの動きベクトル v_0 と、右上角の制御ポイントの動きベクトル v_1 、左下角の制御ポイントの動きベクトル v_2 とを算出する。例えば、インター予測部 126 は、符号化済みブロックの左上角、右上角及び左下角の動きベクトル v_3 、 v_4 及び v_5 を、カレントブロックに投影することによって、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 と、右上角の制御ポイントの予測動きベクトル v_1 、左下角の制御ポイントの動きベクトル v_2 とを算出する。

[0212] 次に、インター予測部 126 は、カレントブロックに含まれる複数のサブブロックのそれぞれについて、動き補償を行う。すなわち、インター予測部 126 は、その複数のサブブロックのそれぞれについて、2 つの予測動きベクトル v_0 及び v_1 と上述の式 (1A)、或いは 3 つの予測動きベクトル v_0 、 v_1 及び v_2 とを用いて、動き補償を行う。

v_1 及び v_2 と上述の式(1B)とを用いて、そのサブブロックの動きベクトルをアフィンMVとして算出する(ステップSk__2)。そして、インター予測部126は、それらのアフィンMV及び符号化済み参照ピクチャを用いてそのサブブロックに対して動き補償を行う(ステップSk__3)。その結果、カレントブロックに対して動き補償が行われ、そのカレントブロックの予測画像が生成される。

[0213] [MV導出 > アフィンインターモード]

図28Aは、2つの制御ポイントを有するアフィンインターモードを説明するための概念図である。

[0214] このアフィンインターモードでは、図28Aに示すように、カレントブロックに隣接する符号化済みブロックA、ブロックB及びブロックCの動きベクトルから選択された動きベクトルが、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 として用いられる。同様に、カレントブロックに隣接する符号化済みブロックD及びブロックEの動きベクトルから選択された動きベクトルが、カレントブロックの右上角の制御ポイントの予測動きベクトル v_1 として用いられる。

[0215] 図28Bは、3つの制御ポイントを有するアフィンインターモードを説明するための概念図である。

[0216] このアフィンインターモードでは、図28Bに示すように、カレントブロックに隣接する符号化済みブロックA、ブロックB及びブロックCの動きベクトルから選択された動きベクトルが、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 として用いられる。同様に、カレントブロックに隣接する符号化済みブロックD及びブロックEの動きベクトルから選択された動きベクトルが、カレントブロックの右上角の制御ポイントの予測動きベクトル v_1 として用いられる。更に、カレントブロックに隣接する符号化済みブロックF及びブロックGの動きベクトルから選択された動きベクトルが、カレントブロックの左下角の制御ポイントの予測動きベクトル v_2 として用いられる。

- [0217] 図29は、アフィンインターモードの一例を示すフローチャートである。
- [0218] 図示されるように、アフィンインターモードでは、まず、インター予測部126は、カレントブロックの2つまたは3つの制御ポイントのそれぞれの予測MV (v_0 , v_1) または (v_0 , v_1 , v_2) を導出する (ステップS j__1)。制御ポイントは、図25Aまたは図25Bに示すように、カレントブロックの左上角、右上角或いは左下角のポイントである。
- [0219] つまり、インター予測部126は、図28Aまたは図28Bに示すカレントブロックの各制御ポイント近傍の符号化済みブロックのうちの何れかのブロックの動きベクトルを選択することによって、カレントブロックの制御ポイントの予測動きベクトル (v_0 , v_1) または (v_0 , v_1 , v_2) を導出する。このとき、インター予測部126は、選択された2つの動きベクトルを識別するための予測動きベクトル選択情報をストリームに符号化する。
- [0220] 例えば、インター予測部126は、カレントブロックに隣接する符号化済みブロックからどのブロックの動きベクトルを制御ポイントの予測動きベクトルとして選択するかを、コスト評価等を用いて決定し、どの予測動きベクトルを選択したかを示すフラグをビットストリームに記述してもよい。
- [0221] 次に、インター予測部126は、ステップS j__1で選択または導出された予測動きベクトルをそれぞれ更新しながら (ステップS j__2)、動き探索を行う (ステップS j__3及びS j__4)。つまり、インター予測部126は、更新される予測動きベクトルに対応する各サブブロックの動きベクトルをアフィンMVとして、上述の式(1A)または式(1B)を用いて算出する (ステップS j__3)。そして、インター予測部126は、それらのアフィンMV及び符号化済み参照ピクチャを用いて各サブブロックに対して動き補償を行う (ステップS j__4)。その結果、インター予測部126は、動き探索ループにおいて、例えば最も小さいコストが得られる予測動きベクトルを、制御ポイントの動きベクトルとして決定する (ステップS j__5)。このとき、インター予測部126は、さらに、その決定されたMVと予測動きベクトルとのそれぞれの差分値を差分MVとしてストリームに符号化す

る。

[0222] 最後に、インター予測部 126 は、その決定されたMVと符号化済み参照ピクチャとを用いてカレントブロックに対して動き補償を行ことにより、そのカレントブロックの予測画像を生成する（ステップS_j__6）。

[0223] [MV導出 > アフィンインターモード]

異なる制御ポイント数（例えば、2つと3つ）のアフィンモードをC Uレベルで切り替えて信号化する場合、符号化済みブロックとカレントブロックで制御ポイントの数が異なる場合がある。図30A及び図30Bは、符号化済みブロックとカレントブロックで制御ポイントの数が異なる場合の、制御ポイントの予測ベクトル導出方法を説明するための概念図である。

[0224] 例えば、図30Aに示すように、カレントブロックが左上角、右上角及び左下角の3つの制御ポイントを有し、カレントブロックの左に隣接するブロックAが2つの制御ポイントを有するアフィンモードで符号化されている場合は、ブロックAを含む符号化済みブロックの左上角及び右上角の位置に投影した動きベクトル v_3 及び v_4 が導出される。そして、導出された動きベクトル v_3 及び v_4 から、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 と、右上角の制御ポイントの予測動きベクトル v_1 が算出される。更に、導出された動きベクトル v_0 及び v_1 から、左下角の制御ポイントの予測動きベクトル v_2 が算出される。

[0225] 例えば、図30Bに示すように、カレントブロックが左上角及び右上角の2つの制御ポイントを有し、カレントブロックの左に隣接するブロックAが3つの制御ポイントを有するアフィンモードで符号化されている場合は、ブロックAを含む符号化済みブロックの左上角、右上角及び左下角の位置に投影した動きベクトル v_3 、 v_4 及び v_5 が導出される。そして、導出された動きベクトル v_3 、 v_4 及び v_5 から、カレントブロックの左上角の制御ポイントの予測動きベクトル v_0 と、右上角の制御ポイントの予測動きベクトル v_1 が算出される。

[0226] 図29のステップS_j__1におけるカレントブロックの制御ポイントのそ

れぞれの予測動きベクトルの導出に、この予測動きベクトル導出方法を用いてもよい。

[0227] [MV導出 > DMVR]

図31Aは、マージモード及びDMVRの関係を示すフローチャートである。

[0228] インター予測部126は、マージモードでカレントブロックの動きベクトルを導出する（ステップS1__1）。次に、インター予測部126は、動きベクトルの探索、すなわち動き探索を行うか否かを判定する（ステップS1__2）。ここで、インター予測部126は、動き探索を行わないと判定すると（ステップS1__2のNo）、ステップS1__1で導出された動きベクトルを、カレントブロックに対する最終の動きベクトルとして決定する（ステップS1__4）。すなわち、この場合には、マージモードでカレントブロックの動きベクトルが決定される。

[0229] 一方、ステップS1__1で動き探索を行うと判定すると（ステップS1__2のYes）、インター予測部126は、ステップS1__1で導出された動きベクトルによって示される参照ピクチャの周辺領域を探索することによって、カレントブロックに対して最終の動きベクトルを導出する（ステップS1__3）。すなわち、この場合には、DMVRでカレントブロックの動きベクトルが決定される。

[0230] 図31Bは、MVを決定するためのDMVR処理の一例を説明するための概念図である。

[0231] まず、（例えばマージモードにおいて）カレントブロックに設定された最適MVPを、候補MVとする。そして、候補MV（L0）に従って、L0方向の符号化済みピクチャである第1参照ピクチャ（L0）から参照画素を特定する。同様に、候補MV（L1）に従って、L1方向の符号化済みピクチャである第2参照ピクチャ（L1）から参照画素を特定する。これらの参照画素の平均をとることでテンプレートを生成する。

[0232] 次に、前記テンプレートを用いて、第1参照ピクチャ（L0）及び第2参

照ピクチャ（L 1）の候補MVの周辺領域をそれぞれ探索し、コストが最小となるMVを最終的なMVとして決定する。なお、コスト値は、例えば、テンプレートの各画素値と探索領域の各画素値との差分値及び候補MV値等を用いて算出してもよい。

[0233] なお、典型的には、符号化装置と、後述の復号化装置とでは、ここで説明した処理の構成及び動作は基本的に共通である。

[0234] ここで説明した処理例そのものでなくても、候補MVの周辺を探索して最終的なMVを導出することができる処理であれば、どのような処理を用いてもよい。

[0235] [動き補償 > B I O / O B M C]

動き補償では、予測画像を生成し、その予測画像を補正するモードがある。そのモードは、例えば、後述のB I O及びO B M Cである。

[0236] 図32は、予測画像の生成の一例を示すフローチャートである。

[0237] インター予測部126は、予測画像を生成し（ステップS m__1）、例えば上述の何れかのモードによってその予測画像を補正する（ステップS m__2）。

[0238] 図33は、予測画像の生成の他の例を示すフローチャートである。

[0239] インター予測部126は、カレントブロックの動きベクトルを決定する（ステップS n__1）。次に、インター予測部126は、予測画像を生成し（ステップS n__2）、補正処理を行うか否かを判定する（ステップS n__3）。ここで、インター予測部126は、補正処理を行うと判定すると（ステップS n__3のY e s）、その予測画像を補正することによって最終的な予測画像を生成する（ステップS n__4）。一方、インター予測部126は、補正処理を行わないと判定すると（ステップS n__3のN o）、その予測画像を補正することなく最終的な予測画像として出力する（ステップS n__5）。

[0240] また、動き補償では、予測画像を生成するときに輝度を補正するモードがある。そのモードは、例えば、後述のL I Cである。

[0241] 図34は、予測画像の生成の他の例を示すフローチャートである。

[0242] インター予測部126は、カレントブロックの動きベクトルを導出する（ステップS0__1）。次に、インター予測部126は、輝度補正処理を行うか否かを判定する（ステップS0__2）。ここで、インター予測部126は、輝度補正処理を行うと判定すると（ステップS0__2のYes）、輝度補正を行いながら予測画像を生成する（ステップS0__3）。つまり、LICによって予測画像が生成される。一方、インター予測部126は、輝度補正処理を行わないと判定すると（ステップS0__2のNo）、輝度補正を行うことなく通常の動き補償によって予測画像を生成する（ステップS0__4）。

[0243] [動き補償 > OBMC]

動き探索により得られたカレントブロックの動き情報だけでなく、隣接ブロックの動き情報も用いて、インター予測信号が生成されてもよい。具体的には、（参照ピクチャ内の）動き探索により得られた動き情報に基づく予測信号と、（カレントピクチャ内の）隣接ブロックの動き情報に基づく予測信号と、を重み付け加算することにより、カレントブロック内のサブブロック単位でインター予測信号が生成されてもよい。このようなインター予測（動き補償）は、OBMC（overlapped block motion compensation）と呼ばれることがある。

[0244] OBMCモードでは、OBMCのためのサブブロックのサイズを示す情報（例えばOBMCブロックサイズと呼ばれる）は、シーケンスレベルで信号化されてもよい。さらに、OBMCモードを適用するか否かを示す情報（例えばOBMCフラグと呼ばれる）は、CUレベルで信号化されてもよい。なお、これらの情報の信号化のレベルは、シーケンスレベル及びCUレベルに限定される必要はなく、他のレベル（例えばピクチャレベル、スライスレベル、タイルレベル、CTUレベル又はサブブロックレベル）であってもよい。

[0245] OBMCモードの例について、より具体的に説明する。図35及び図36

は、O B M C 処理による予測画像補正処理の概要を説明するためのフローチャート及び概念図である。

[0246] まず、図36に示すように、処理対象（カレント）ブロックに割り当てられた動きベクトル（MV）を用いて通常の動き補償による予測画像（Pred）を取得する。図36において、矢印”MV”は参照ピクチャを指し、予測画像を得るためにカレントピクチャのカレントブロックが何を参照しているかを示している。

[0247] 次に、符号化済みの左隣接ブロックに対して既に導出された動きベクトル（MV__L）を符号化対象ブロックに適用（再利用）して予測画像（Pred__L）を取得する。動きベクトル（MV__L）は、カレントブロックから参照ピクチャを指す矢印”MV__L”によって示される。そして、2つの予測画像PredとPred__Lとを重ね合わせることで予測画像の1回目の補正を行う。これは、隣接ブロック間の境界を混ぜ合わせる効果を有する。

[0248] 同様に、符号化済みの上隣接ブロックに対して既に導出された動きベクトル（MV__U）を符号化対象ブロックに適用（再利用）して予測画像（Pred__U）を取得する。動きベクトル（MV__U）は、カレントブロックから参照ピクチャを指す矢印”MV__U”によって示される。そして、予測画像Pred__Uを1回目の補正を行った予測画像（例えば、PredとPred__L）に重ね合わせることで予測画像の2回目の補正を行う。これは、隣接ブロック間の境界を混ぜ合わせる効果を有する。2回目の補正によって得られた予測画像は、隣接ブロックとの境界が混ぜ合わされた（スムージングされた）、カレントブロックの最終的な予測画像である。

[0249] なお、上述の例は、左隣接及び上隣接のブロックを用いた2パスの補正方法であるが、その補正方法は、右隣接及び／または下隣接のブロックも用いた3パスまたはそれ以上のパスの補正方法であってもよい。

[0250] なお、重ね合わせを行う領域はブロック全体の画素領域ではなく、ブロック境界近傍の一部の領域のみであってもよい。

[0251] なお、ここでは1枚の参照ピクチャから、追加的な予測画像Pred__L

及びPred__Uを重ね合わせることで1枚の予測画像Predを得るためのOBMCの予測画像補正処理について説明した。しかし、複数の参照画像に基づいて予測画像が補正される場合には、同様の処理が複数の参照ピクチャのそれぞれに適用されてもよい。このような場合、複数の参照ピクチャに基づくOBMCの画像補正を行うことによって、各々の参照ピクチャから、補正された予測画像を取得した後に、その取得された複数の補正予測画像をさらに重ね合わせることで最終的な予測画像を取得する。

[0252] なお、OBMCでは、対象ブロックの単位は、予測ブロック単位であっても、予測ブロックをさらに分割したサブブロック単位であってもよい。

[0253] OBMC処理を適用するかどうかの判定の方法として、例えば、OBMC処理を適用するかどうかを示す信号であるobmc__flagを用いる方法がある。具体的な一例としては、符号化装置は、対象ブロックが動きの複雑な領域に属しているかどうかを判定してもよい。符号化装置は、動きの複雑な領域に属している場合は、obmc__flagとして値1を設定してOBMC処理を適用して符号化を行い、動きの複雑な領域に属していない場合は、obmc__flagとして値0を設定してOBMC処理を適用せずにブロックの符号化を行う。一方、復号化装置では、ストリーム（例えば圧縮シーケンス）に記述されたobmc__flagを復号することで、その値に応じてOBMC処理を適用するかどうかを切替えて復号を行う。

[0254] インター予測部126は、上述の例では、矩形のカレントブロックに対して1つの矩形の予測画像を生成する。しかし、インター予測部126は、その矩形のカレントブロックに対して矩形と異なる形状の複数の予測画像を生成し、それらの複数の予測画像を結合することによって、最終的な矩形の予測画像を生成してもよい。矩形と異なる形状は、例えば三角形であってもよい。

[0255] 図37は、2つの三角形の予測画像の生成を説明するための概念図である。

[0256] インター予測部126は、カレントブロック内の三角形の第1パーティシ

ョンに対して、その第1パーティションの第1MVを用いて動き補償を行うことによって、三角形の予測画像を生成する。同様に、インター予測部126は、カレントブロック内の三角形の第2パーティションに対して、その第2パーティションの第2MVを用いて動き補償を行うことによって、三角形の予測画像を生成する。そして、インター予測部126は、これらの予測画像を結合することによって、カレントブロックと同じ矩形の予測画像を生成する。

[0257] なお、図37に示す例では、第1パーティション及び第2パーティションはそれぞれ三角形であるが、台形であってもよく、それぞれ互いに異なる形状であってもよい。さらに、図37に示す例では、カレントブロックが2つのパーティションから構成されているが、3つ以上のパーティションから構成されていてもよい。

[0258] また、第1パーティション及び第2パーティションは重複していてもよい。すなわち、第1パーティション及び第2パーティションは同じ画素領域を含んでいてもよい。この場合、第1パーティションにおける予測画像と第2パーティションにおける予測画像とを用いてカレントブロックの予測画像を生成してもよい。

[0259] また、この例では2つのパーティションともにインター予測で予測画像が生成される例を示したが、少なくとも1つのパーティションについてイントラ予測によって予測画像を生成してもよい。

[0260] [動き補償 > B I O]

次に、動きベクトルを導出する方法について説明する。まず、等速直線運動を仮定したモデルに基づいて動きベクトルを導出するモードについて説明する。このモードは、B I O (bi-directional optical flow) モードと呼ばれることがある。

[0261] 図38は、等速直線運動を仮定したモデルを説明するための概念図である。図38において、 (v_x, v_y) は、速度ベクトルを示し、 τ_0 、 τ_1 は、それぞれ、カレントピクチャ (Cur Pic) と2つの参照ピクチャ (

$Ref\ 0$, $Ref\ 1$) との間の時間的な距離を示す。 $(MV_x\ 0, MV_y\ 0)$ は、参照ピクチャ $Ref\ 0$ に対応する動きベクトルを示し、 $(MV_x\ 1, MV_y\ 1)$ は、参照ピクチャ $Ref\ 1$ に対応する動きベクトルを示す。

[0262] このとき速度ベクトル (v_x, v_y) の等速直線運動の仮定の下では、 $(MV_x\ 0, MV_y\ 0)$ 及び $(MV_x\ 1, MV_y\ 1)$ は、それぞれ、 $(v_x\ \tau\ 0, v_y\ \tau\ 0)$ 及び $(-v_x\ \tau\ 1, -v_y\ \tau\ 1)$ と表され、以下のオプティカルフロー等式 (2) が採用されてもよい。

[0263] [数3]

$$\partial I^{(k)} / \partial t + v_x \partial I^{(k)} / \partial x + v_y \partial I^{(k)} / \partial y = 0. \quad (2)$$

[0264] ここで、 $I(k)$ は、動き補償後の参照画像 k ($k = 0, 1$) の輝度値を示す。このオプティカルフロー等式は、 (i) 輝度値の時間微分と、 $(i\ i)$ 水平方向の速度及び参照画像の空間勾配の水平成分の積と、 $(i\ i\ i)$ 垂直方向の速度及び参照画像の空間勾配の垂直成分の積と、の和が、ゼロと等しいことを示す。このオプティカルフロー等式とエルミート補間 (Hermitic interpolation) との組み合わせに基づいて、マージリスト等から得られるブロック単位の動きベクトルが画素単位で補正されてもよい。

[0265] なお、等速直線運動を仮定したモデルに基づく動きベクトルの導出とは異なる方法で、復号装置側で動きベクトルが導出されてもよい。例えば、複数の隣接ブロックの動きベクトルに基づいてサブブロック単位で動きベクトルが導出されてもよい。

[0266] [動き補償 > LIC]

次に、LIC (local illumination compensation) 処理を用いて予測画像 (予測) を生成するモードの一例について説明する。

[0267] 図39は、LIC処理による輝度補正処理を用いた予測画像生成方法の一例を説明するための概念図である。

[0268] まず、符号化済みの参照ピクチャからMVを導出して、カレントブロック

に対応する参照画像を取得する。

[0269] 次に、カレントブロックに対して、参照ピクチャとカレントピクチャとで輝度値がどのように変化したかを示す情報を抽出する。この抽出は、カレントピクチャにおける符号化済み左隣接参照領域（周辺参照領域）及び符号化済み上隣参照領域（周辺参照領域）の輝度画素値と、導出されたMVで指定された参照ピクチャ内の同等位置における輝度画素値とに基づいて行われる。そして、輝度値がどのように変化したかを示す情報を用いて、輝度補正パラメータを算出する。

[0270] MVで指定された参照ピクチャ内の参照画像に対して前記輝度補正パラメータを適用する輝度補正処理を行うことで、カレントブロックに対する予測画像を生成する。

[0271] なお、図39における前記周辺参照領域の形状は一例であり、これ以外の形状を用いてもよい。

[0272] また、ここでは1枚の参照ピクチャから予測画像を生成する処理について説明したが、複数枚の参照ピクチャから予測画像を生成する場合も同様であり、各々の参照ピクチャから取得した参照画像に、上述と同様の方法で輝度補正処理を行ってから予測画像を生成してもよい。

[0273] LIC処理を適用するかどうかの判定の方法として、例えば、LIC処理を適用するかどうかを示す信号である*l i c _ _ f l a g*を用いる方法がある。具体的な一例としては、符号化装置において、カレントブロックが、輝度変化が発生している領域に属しているかどうかを判定し、輝度変化が発生している領域に属している場合は*l i c _ _ f l a g*として値1を設定してLIC処理を適用して符号化を行い、輝度変化が発生している領域に属していない場合は*l i c _ _ f l a g*として値0を設定してLIC処理を適用せずに符号化を行う。一方、復号化装置では、ストリームに記述された*l i c _ _ f l a g*を復号化することで、その値に応じてLIC処理を適用するかどうかを切替えて復号を行ってもよい。

[0274] LIC処理を適用するかどうかの判定の別の方法として、例えば、周辺ブ

ロックでL I C処理を適用したかどうかに従って判定する方法もある。具体的な一例としては、カレントブロックがマージモードであった場合、マージモード処理におけるMVの導出の際に選択した周辺の符号化済みブロックがL I C処理を適用して符号化したかどうかを判定する。その結果に応じてL I C処理を適用するかどうかを切替えて符号化を行う。なお、この例の場合でも、同じ処理が復号装置側の処理に適用される。

[0275] L I C処理（輝度補正処理）の態様について図39を用いて説明したが、以下、その詳細を説明する。

[0276] まず、インター予測部126は、符号化済みピクチャである参照ピクチャから符号化対象ブロックに対応する参照画像を取得するための動きベクトルを導出する。

[0277] 次に、インター予測部126は、符号化対象ブロックに対して、左隣接及び上隣接の符号化済み周辺参照領域の輝度画素値と、動きベクトルで指定された参照ピクチャ内の同等位置における輝度画素値とを用いて、参照ピクチャと符号化対象ピクチャとで輝度値がどのように変化したかを示す情報を抽出して輝度補正パラメータを算出する。例えば、符号化対象ピクチャ内の周辺参照領域内のある画素の輝度画素値を p_0 とし、当該画素と同等位置の、参照ピクチャ内の周辺参照領域内の画素の輝度画素値を p_1 とする。インター予測部126は、周辺参照領域内の複数の画素に対して、 $A \times p_1 + B = p_0$ を最適化する係数 A 及び B を輝度補正パラメータとして算出する。

[0278] 次に、インター予測部126は、動きベクトルで指定された参照ピクチャ内の参照画像に対して輝度補正パラメータを用いて輝度補正処理を行うことで、符号化対象ブロックに対する予測画像を生成する。例えば、参照画像内の輝度画素値を p_2 とし、輝度補正処理後の予測画像の輝度画素値を p_3 とする。インター予測部126は、参照画像内の各画素に対して、 $A \times p_2 + B = p_3$ を算出することで輝度補正処理後の予測画像を生成する。

[0279] なお、図39における周辺参照領域の形状は一例であり、これ以外の形状を用いてもよい。また、図39に示す周辺参照領域の一部が用いられてもよ

い。例えば、上隣接画素及び左隣接画素のそれぞれから間引いた所定数の画素を含む領域を周辺参照領域として用いてもよい。また、周辺参照領域は、符号化対象ブロックに隣接する領域に限らず、符号化対象ブロックに隣接しない領域であってもよい。画素に関する所定数は、予め定められていてもよい。

[0280] また、図39に示す例では、参照ピクチャ内の周辺参照領域は、符号化対象ピクチャ内の周辺参照領域から、符号化対象ピクチャの動きベクトルで指定される領域であるが、他の動きベクトルで指定される領域であってもよい。例えば、当該他の動きベクトルは、符号化対象ピクチャ内の周辺参照領域の動きベクトルであってもよい。

[0281] なお、ここでは、符号化装置100における動作を説明したが、復号装置200における動作も典型的には同様である。

[0282] なお、LIC処理は輝度のみではなく、色差に適用してもよい。このとき、Y、Cb、及びCrのそれぞれに対して個別に補正パラメータを導出してもよいし、いずれかに対して共通の補正パラメータを用いてもよい。

[0283] また、LIC処理はサブブロック単位で適用してもよい。例えば、カレントサブブロックの周辺参照領域と、カレントサブブロックのMVで指定された参照ピクチャ内の参照サブブロックの周辺参照領域を用いて補正パラメータを導出してもよい。

[0284] [予測制御部]

予測制御部128は、イントラ予測信号（イントラ予測部124から出力される信号）及びインター予測信号（インター予測部126から出力される信号）のいずれかを選択し、選択した信号を予測信号として減算部104及び加算部116に出力する。

[0285] 図1に示すように、種々の符号化装置例では、予測制御部128は、エントロピー符号化部110に入力される予測パラメータを出力してもよい。エントロピー符号化部110は、予測制御部128から入力されるその予測パラメータ、量子化部108から入力される量子化係数に基づいて、符号化ピ

ットストリーム（またはシーケンス）を生成してもよい。予測パラメータは復号装置に使用されてもよい。復号装置は、符号化ビットストリームを受信して復号し、イントラ予測部 124、インター予測部 126 及び予測制御部 128 において行われる予測処理と同じ処理を行ってもよい。予測パラメータは、選択予測信号（例えば、動きベクトル、予測タイプ、または、イントラ予測部 124 またはインター予測部 126 で用いられた予測モード）、または、イントラ予測部 124、インター予測部 126 及び予測制御部 128 において行われる予測処理に基づく、あるいはその予測処理を示す、任意のインデックス、フラグ、もしくは値を含んでもよい。

[0286] [符号化装置の実装例]

図 40 は、符号化装置 100 の実装例を示すブロック図である。符号化装置 100 は、プロセッサ a1 及びメモリ a2 を備える。例えば、図 1 に示された符号化装置 100 の複数の構成要素は、図 40 に示されたプロセッサ a1 及びメモリ a2 によって実装される。

[0287] プロセッサ a1 は、情報処理を行う回路であり、メモリ a2 にアクセス可能な回路である。例えば、プロセッサ a1 は、動画像を符号化する専用又は汎用の電子回路である。プロセッサ a1 は、CPU のようなプロセッサであってもよい。また、プロセッサ a1 は、複数の電子回路の集合体であってもよい。また、例えば、プロセッサ a1 は、図 1 等 に示された符号化装置 100 の複数の構成要素のうち、複数の構成要素の役割を果たしてもよい。

[0288] メモリ a2 は、プロセッサ a1 が動画像を符号化するための情報が記憶される専用又は汎用のメモリである。メモリ a2 は、電子回路であってもよく、プロセッサ a1 に接続されていてもよい。また、メモリ a2 は、プロセッサ a1 に含まれていてもよい。また、メモリ a2 は、複数の電子回路の集合体であってもよい。また、メモリ a2 は、磁気ディスク又は光ディスク等であってもよいし、ストレージ又は記録媒体等と表現されてもよい。また、メモリ a2 は、不揮発性メモリでもよいし、揮発性メモリでもよい。

[0289] 例えば、メモリ a2 には、符号化される動画像が記憶されてもよいし、符

号化された動画像に対応するビット列が記憶されてもよい。また、メモリ a 2 には、プロセッサ a 1 が動画像を符号化するためのプログラムが記憶されていてもよい。

[0290] また、例えば、メモリ a 2 は、図 1 等にも示された符号化装置 100 の複数の構成要素のうち、情報を記憶するための構成要素の役割を果たしてもよい。例えば、メモリ a 2 は、図 1 にも示されたブロックメモリ 118 及びフレームメモリ 122 の役割を果たしてもよい。より具体的には、メモリ a 2 には、再構成済みブロック及び再構成済みピクチャ等が記憶されてもよい。

[0291] なお、符号化装置 100 において、図 1 等にも示された複数の構成要素の全てが実装されなくてもよいし、上述された複数の処理の全てが行われなくてもよい。図 1 等にも示された複数の構成要素の一部は、他の装置に含まれていてもよいし、上述された複数の処理の一部は、他の装置によって実行されてもよい。

[0292] [復号装置]

次に、例えば上記の符号化装置 100 から出力された符号化信号（符号化ビットストリーム）を復号可能な復号装置について説明する。図 4 1 は、実施の形態に係る復号装置 200 の機能構成を示すブロック図である。復号装置 200 は、動画像をブロック単位で復号する動画像復号装置である。

[0293] 図 4 1 にも示すように、復号装置 200 は、エントロピー復号部 202 と、逆量子化部 204 と、逆変換部 206 と、加算部 208 と、ブロックメモリ 210 と、ループフィルタ部 212 と、フレームメモリ 214 と、イントラ予測部 216 と、インター予測部 218 と、予測制御部 220 と、を備える。

[0294] 復号装置 200 は、例えば、汎用プロセッサ及びメモリにより実現される。この場合、メモリに格納されたソフトウェアプログラムがプロセッサにより実行されたときに、プロセッサは、エントロピー復号部 202、逆量子化部 204、逆変換部 206、加算部 208、ループフィルタ部 212、イントラ予測部 216、インター予測部 218 及び予測制御部 220 として機能

する。また、復号装置200は、エントロピー復号部202、逆量子化部204、逆変換部206、加算部208、ループフィルタ部212、イントラ予測部216、インター予測部218及び予測制御部220に対応する専用の1以上の電子回路として実現されてもよい。

[0295] 以下に、復号装置200の全体的な処理の流れを説明した後に、復号装置200に含まれる各構成要素について説明する。

[0296] [復号処理の全体フロー]

図42は、復号装置200による全体的な復号処理の一例を示すフローチャートである。

[0297] まず、復号装置200のエントロピー復号部202は、固定サイズのブロック（例えば、 128×128 画素）の分割パターンを特定する（ステップSp__1）。この分割パターンは、符号化装置100によって選択された分割パターンである。そして、復号装置200は、その分割パターンを構成する複数のブロックのそれぞれに対してステップSp__2～Sp__6の処理を行う。

[0298] つまり、エントロピー復号部202は、復号対象ブロック（カレントブロックともいう）の符号化された量子化係数及び予測パラメータを復号（具体的にはエントロピー復号）する（ステップSp__2）。

[0299] 次に、逆量子化部204及び逆変換部206は、複数の量子化係数に対して逆量子化及び逆変換を行うことによって、複数の予測残差（すなわち差分ブロック）を復元する（ステップSp__3）。

[0300] 次に、イントラ予測部216、インター予測部218及び予測制御部220の全てまたは一部からなる予測処理部は、カレントブロックの予測信号（予測ブロックともいう）を生成する（ステップSp__4）。

[0301] 次に、加算部208は、差分ブロックに予測ブロックを加算することによってカレントブロックを再構成画像（復号画像ブロックともいう）に再構成する（ステップSp__5）。

[0302] そして、この再構成画像が生成されると、ループフィルタ部212は、そ

の再構成画像に対してフィルタリングを行う（ステップS p__6）。

[0303] そして、復号装置200は、ピクチャ全体の復号が完了したか否かを判定し（ステップS p__7）、完了していないと判定する場合（ステップS p__7のNo）、ステップS p__1からの処理を繰り返し実行する。

[0304] 図示されたように、ステップS p__1～S p__7の処理は、復号装置200によってシーケンシャルに行われる。あるいは、それらの処理のうちの一部の複数の処理が並列に行われてもよく、順番の入れ替え等が行われてもよい。

[0305] [エントロピー復号部]

エントロピー復号部202は、符号化ビットストリームをエントロピー復号する。具体的には、エントロピー復号部202は、例えば、符号化ビットストリームから二値信号に算術復号する。そして、エントロピー復号部202は、二値信号を多値化（*debinarize*）する。エントロピー復号部202は、ブロック単位で量子化係数を逆量子化部204に出力する。エントロピー復号部202は、実施の形態におけるイントラ予測部216、インター予測部218及び予測制御部220に、符号化ビットストリーム（図1参照）に含まれている予測パラメータを出力してもよい。イントラ予測部216、インター予測部218及び予測制御部220は、符号化装置側におけるイントラ予測部124、インター予測部126及び予測制御部128で行われる処理と同じ予測処理を実行することができる。

[0306] [逆量子化部]

逆量子化部204は、エントロピー復号部202からの入力である復号対象ブロック（以下、カレントブロックという）の量子化係数を逆量子化する。具体的には、逆量子化部204は、カレントブロックの量子化係数の各々について、当該量子化係数に対応する量子化パラメータに基づいて当該量子化係数を逆量子化する。そして、逆量子化部204は、カレントブロックの逆量子化された量子化係数（つまり変換係数）を逆変換部206に出力する。

[0307] [逆変換部]

逆変換部206は、逆量子化部204からの入力である変換係数を逆変換することにより予測誤差を復元する。

[0308] 例えば符号化ビットストリームから読み解かれた情報がEMT又はAMTを適用することを示す場合（例えばAMTフラグが真）、逆変換部206は、読み解かれた変換タイプを示す情報に基づいてカレントブロックの変換係数を逆変換する。

[0309] また例えば、符号化ビットストリームから読み解かれた情報がNSTを適用することを示す場合、逆変換部206は、変換係数に逆再変換を適用する。

[0310] [加算部]

加算部208は、逆変換部206からの入力である予測誤差と予測制御部220からの入力である予測サンプルとを加算することによりカレントブロックを再構成する。そして、加算部208は、再構成されたブロックをブロックメモリ210及びループフィルタ部212に出力する。

[0311] [ブロックメモリ]

ブロックメモリ210は、イントラ予測で参照されるブロックであって復号対象ピクチャ（以下、カレントピクチャという）内のブロックを格納するための記憶部である。具体的には、ブロックメモリ210は、加算部208から出力された再構成ブロックを格納する。

[0312] [ループフィルタ部]

ループフィルタ部212は、加算部208によって再構成されたブロックにループフィルタを施し、フィルタされた再構成ブロックをフレームメモリ214及び表示装置等に出力する。

[0313] 符号化ビットストリームから読み解かれたALFのオン／オフを示す情報がALFのオンを示す場合、局所的な勾配の方向及び活性度に基づいて複数のフィルタの中から1つのフィルタが選択され、選択されたフィルタが再構成ブロックに適用される。

[0314] [フレームメモリ]

フレームメモリ 214 は、インター予測に用いられる参照ピクチャを格納するための記憶部であり、フレームバッファと呼ばれることもある。具体的には、フレームメモリ 214 は、ループフィルタ部 212 によってフィルタされた再構成ブロックを格納する。

[0315] [予測処理部（イントラ予測部・インター予測部・予測制御部）]

図 43 は、復号装置 200 の予測処理部で行われる処理の一例を示すフローチャートである。なお、予測処理部は、イントラ予測部 216、インター予測部 218、及び予測制御部 220 の全てまたは一部の構成要素からなる。

[0316] 予測処理部は、カレントブロックの予測画像を生成する（ステップ S q__1）。この予測画像は、予測信号または予測ブロックともいう。なお、予測信号には、例えばイントラ予測信号またはインター予測信号がある。具体的には、予測処理部は、予測ブロックの生成、差分ブロックの生成、係数ブロックの生成、差分ブロックの復元、及び復号画像ブロックの生成が行われることによって既に得られている再構成画像を用いて、カレントブロックの予測画像を生成する。

[0317] 再構成画像は、例えば、参照ピクチャの画像であってもよいし、カレントブロックを含むピクチャであるカレントピクチャ内の復号済みのブロックの画像であってもよい。カレントピクチャ内の復号済みのブロックは、例えばカレントブロックの隣接ブロックである。

[0318] 図 44 は、復号装置 200 の予測処理部で行われる処理の他の例を示すフローチャートである。

[0319] 予測処理部は、予測画像を生成するための方式またはモードを判定する（ステップ S r__1）。例えば、この方式またはモードは、例えば予測パラメータなどに基づいて判定されてもよい。

[0320] 予測処理部は、予測画像を生成するためのモードとして第 1 の方式を判定した場合には、その第 1 の方式にしたがって予測画像を生成する（ステップ

S r__2 a)。また、予測処理部は、予測画像を生成するためのモードとして第2の方式を判定した場合には、その第2の方式にしたがって予測画像を生成する（ステップS r__2 b）。また、予測処理部は、予測画像を生成するためのモードとして第3の方式を判定した場合には、その第3の方式にしたがって予測画像を生成する（ステップS r__2 c）。

[0321] 第1の方式、第2の方式、及び第3の方式は、予測画像を生成するための互いに異なる方式であって、それぞれ例えば、インター予測方式、イントラ予測方式、及び、それら以外の予測方式であってもよい。これらの予測方式では、上述の再構成画像を用いてもよい。

[0322] [イントラ予測部]

イントラ予測部216は、符号化ビットストリームから読み解かれたイントラ予測モードに基づいて、ブロックメモリ210に格納されたカレントピクチャ内のブロックを参照してイントラ予測を行うことで、予測信号（イントラ予測信号）を生成する。具体的には、イントラ予測部216は、カレントブロックに隣接するブロックのサンプル（例えば輝度値、色差値）を参照してイントラ予測を行うことでイントラ予測信号を生成し、イントラ予測信号を予測制御部220に出力する。

[0323] なお、色差ブロックのイントラ予測において輝度ブロックを参照するイントラ予測モードが選択されている場合は、イントラ予測部216は、カレントブロックの輝度成分に基づいて、カレントブロックの色差成分を予測してもよい。

[0324] また、符号化ビットストリームから読み解かれた情報がP D P Cの適用を示す場合、イントラ予測部216は、水平／垂直方向の参照画素の勾配に基づいてイントラ予測後の画素値を補正する。

[0325] [インター予測部]

インター予測部218は、フレームメモリ214に格納された参照ピクチャを参照して、カレントブロックを予測する。予測は、カレントブロック又はカレントブロック内のサブブロック（例えば4×4ブロック）の単位で行

われる。例えば、インター予測部 218 は、符号化ビットストリーム（例えば、エントロピー復号部 202 から出力される予測パラメータ）から読み解かれた動き情報（例えば動きベクトル）を用いて動き補償を行うことでカレントブロック又はサブブロックのインター予測信号を生成し、インター予測信号を予測制御部 220 に出力する。

[0326] 符号化ビットストリームから読み解かれた情報が O B M C モードを適用することを示す場合、インター予測部 218 は、動き探索により得られたカレントブロックの動き情報だけでなく、隣接ブロックの動き情報も用いて、インター予測信号を生成する。

[0327] また、符号化ビットストリームから読み解かれた情報が F R U C モードを適用することを示す場合、インター予測部 218 は、符号化ストリームから読み解かれたパターンマッチングの方法（バイラテラルマッチング又はテンプレートマッチング）に従って動き探索を行うことにより動き情報を導出する。そして、インター予測部 218 は、導出された動き情報を用いて動き補償（予測）を行う。

[0328] また、インター予測部 218 は、B I O モードが適用される場合に、等速直線運動を仮定したモデルに基づいて動きベクトルを導出する。また、符号化ビットストリームから読み解かれた情報がアフィン動き補償予測モードを適用することを示す場合には、インター予測部 218 は、複数の隣接ブロックの動きベクトルに基づいてサブブロック単位で動きベクトルを導出する。

[0329] [M V 導出 > ノーマルインターモード]

符号化ビットストリームから読み解かれた情報がノーマルインターモードを適用することを示す場合、インター予測部 218 は、符号化ストリームから読み解かれた情報に基づいて、M V を導出し、その M V を用いて動き補償（予測）を行う。

[0330] 図 45 は、復号装置 200 におけるノーマルインターモードによるインター予測の例を示すフローチャートである。

[0331] 復号装置 200 のインター予測部 218 は、ブロックごとに、そのブロッ

クに対して動き補償を行う。インター予測部 218 は、時間的または空間的にカレントブロックの周囲にある複数の復号済みブロックの MV などの情報に基づいて、そのカレントブロックに対して複数の候補 MV を取得する（ステップ S s__1）。つまり、インター予測部 218 は、候補 MV リストを作成する。

[0332] 次に、インター予測部 218 は、ステップ S s__1 で取得された複数の候補 MV の中から、N 個（N は 2 以上の整数）の候補 MV のそれぞれを予測動きベクトル候補（予測 MV 候補ともいう）として、所定の優先順位に従って抽出する（ステップ S s__2）。なお、その優先順位は、N 個の予測 MV 候補のそれぞれに対して予め定められていてもよい。

[0333] 次に、インター予測部 218 は、入力されたストリーム（すなわち符号化ビットストリーム）から予測動きベクトル選択情報を復号し、その復号された予測動きベクトル選択情報を用いて、その N 個の予測 MV 候補の中から 1 つの予測 MV 候補を、カレントブロックの予測動きベクトル（予測 MV ともいう）として選択する（ステップ S s__3）。

[0334] 次に、インター予測部 218 は、入力されたストリームから差分 MV を復号し、その復号された差分 MV である差分値と、選択された予測動きベクトルとを加算することによって、カレントブロックの MV を導出する（ステップ S s__4）。

[0335] 最後に、インター予測部 218 は、その導出された MV と復号済み参照ピクチャとを用いてカレントブロックに対して動き補償を行うことにより、そのカレントブロックの予測画像を生成する（ステップ S s__5）。

[0336] [予測制御部]

予測制御部 220 は、イントラ予測信号及びインター予測信号のいずれかを選択し、選択した信号を予測信号として加算部 208 に出力する。全体的に、復号装置側の予測制御部 220、イントラ予測部 216 及びインター予測部 218 の構成、機能、及び処理は、符号化装置側の予測制御部 128、イントラ予測部 124 及びインター予測部 126 の構成、機能、及び処理と

対応していてもよい。

[0337] 〔復号装置の実装例〕

図46は、復号装置200の実装例を示すブロック図である。復号装置200は、プロセッサb1及びメモリb2を備える。例えば、図41に示された復号装置200の複数の構成要素は、図46に示されたプロセッサb1及びメモリb2によって実装される。

[0338] プロセッサb1は、情報処理を行う回路であり、メモリb2にアクセス可能な回路である。例えば、プロセッサb1は、符号化された動画像（すなわち符号化ビットストリーム）を復号する専用又は汎用の電子回路である。プロセッサb1は、CPUのようなプロセッサであってもよい。また、プロセッサb1は、複数の電子回路の集合体であってもよい。また、例えば、プロセッサb1は、図41等々に示された復号装置200の複数の構成要素のうち、複数の構成要素の役割を果たしてもよい。

[0339] メモリb2は、プロセッサb1が符号化ビットストリームを復号するための情報が記憶される専用又は汎用のメモリである。メモリb2は、電子回路であってもよく、プロセッサb1に接続されていてもよい。また、メモリb2は、プロセッサb1に含まれていてもよい。また、メモリb2は、複数の電子回路の集合体であってもよい。また、メモリb2は、磁気ディスク又は光ディスク等であってもよいし、ストレージ又は記録媒体等と表現されてもよい。また、メモリb2は、不揮発性メモリでもよいし、揮発性メモリでもよい。

[0340] 例えば、メモリb2には、動画像が記憶されてもよいし、符号化ビットストリームが記憶されてもよい。また、メモリb2には、プロセッサb1が符号化ビットストリームを復号するためのプログラムが記憶されていてもよい。

[0341] また、例えば、メモリb2は、図41等々に示された復号装置200の複数の構成要素のうち、情報を記憶するための構成要素の役割を果たしてもよい。具体的には、メモリb2は、図41に示されたブロックメモリ210及び

フレームメモリ 214 の役割を果たしてもよい。より具体的には、メモリ b2 には、再構成済みブロック及び再構成済みピクチャ等が記憶されてもよい。

[0342] なお、復号装置 200 において、図 41 等 に示された複数の構成要素の全てが実装されなくてもよいし、上述された複数の処理の全てが行われなくてもよい。図 41 等 に示された複数の構成要素の一部は、他の装置に含まれていてもよいし、上述された複数の処理の一部は、他の装置によって実行されてもよい。

[0343] [各用語の定義]

各用語は一例として、以下のような定義であってもよい。

[0344] ピクチャは、モノクロフォーマットにおける複数の輝度サンプルの配列、又は、4 : 2 : 0、4 : 2 : 2 及び 4 : 4 : 4 のカラーフォーマットにおける複数の輝度サンプルの配列及び複数の色差サンプルの 2 つの対応配列である。ピクチャは、フレーム又はフィールドであってもよい。

[0345] フレームは、複数のサンプル行 0、2、4、・・・が生じるトップフィールド、及び、複数のサンプル行 1、3、5、・・・が生じるボトムフィールドの組成物である。

[0346] スライスは、1 つの独立スライスセグメント、及び、（もしあれば）同じアクセスユニット内の（もしあれば）次の独立スライスセグメントに先行する全ての後続の従属スライスセグメントに含まれる整数個の符号化ツリーユニットである。

[0347] タイルは、ピクチャにおける特定のタイル列及び特定のタイル行内の複数の符号化ツリーブロックの矩形領域である。タイルは、タイルのエッジを跨ぐグループフィルタが依然として適用されてもよいが、独立して復号及び符号化され得ることが意図された、フレームの矩形領域であってもよい。

[0348] ブロックは、複数のサンプルの $M \times N$ （ N 行 M 列）配列、又は、複数の変換係数の $M \times N$ 配列である。ブロックは、1 つの輝度及び 2 つの色差の複数の行列からなる複数の画素の正方形又は矩形の領域であってもよい。

[0349] C T U（符号化ツリーユニット）は、3つのサンプル配列を有するピクチャの複数の輝度サンプルの符号化ツリーブロックであってもよいし、複数の色差サンプルの2つの対応符号化ツリーブロックであってもよい。あるいは、C T Uは、モノクロピクチャと、3つの分離されたカラー平面及び複数のサンプルの符号化に用いられるシンタックス構造を用いて符号化されるピクチャとのいずれかの複数のサンプルの符号化ツリーブロックであってもよい。

[0350] スーパーブロックは、1つ又は2つのモード情報ブロックを構成し、又は、再帰的に4つの 32×32 ブロックに分割され、さらに分割され得る 64×64 画素の正方形ブロックであってもよい。

[0351] （実施の形態1）

〔第1態様〕

以下では、代表して符号化装置100または復号装置200の動作を説明するが、復号装置200または符号化装置100の動作も同様である。

[0352] 本実施の形態の第1態様では、符号化装置100（または復号装置200）は、ピクチャを2つ以上のタイルに分割して、1つ以上のタイルからなるタイルグループごとに符号化（または復号）することで、ピクチャの符号化（または復号）を行う。

[0353] 図47A～図47Dは、実施の形態1の第1態様に係るタイル境界を基準に1以上のタイルセットに分割されたピクチャ構成の一例を示す図である。図47A～図47Dでは、ピクチャを横方向に4分割、縦方向に3分割した12の矩形領域それぞれが1つのタイルであるとして示されている。各タイルは、上述したように、1つ以上の連続するC T Uから構成される。このようなピクチャの構成は、分割部102によって構成されてもよい。

[0354] 図47Aでは、ピクチャが、タイルグループA～Cを有するタイルセット1に分割された例が示されている。ここで、図47Aに示すタイルグループAは、タイルセット1に含まれ、丸1及び丸2で示される基本符号化順序が連続する2つのタイルで構成されている。図47Aに示すタイルグループB

は、タイルセット 1 に含まれ、丸 3～丸 9 で示される基本符号化順序が連続する 7 つのタイルで構成されている。同様に、図 4 7 A に示すタイルグループ C は、タイルセット 1 に含まれ、丸 1 0～丸 1 2 で示される基本符号化順序が連続する 3 つのタイルで構成されている。つまり、タイルグループは、タイルセットに含まれ、基本符号化順序が連続する 1 つ以上のタイルで構成される。また、基本符号化順序は、符号化の際にタイルを走査する順序を意味し、ラスト順である。例えば、タイルの基本符号化順序は、符号化の際にタイルを走査する順序がラスト順であることを意味する。

[0355] 図 4 7 B では、ピクチャが、タイルグループ A を有するタイルセット 1 と、タイルグループ B～D を有するタイルセット 2 に分割された例が示されている。図 4 7 B に示すタイルグループ A は、タイルセット 1 に含まれ、丸 1～丸 4 で示される基本符号化順序が連続する 4 つのタイルで構成されている。図 4 7 B に示すタイルグループ B は、タイルセット 2 に含まれ、丸 5～丸 8 で示される基本符号化順序が連続する 4 つのタイルで構成されている。図 4 7 B に示すタイルグループ C 及び D は、タイルセット 2 に含まれ、丸 9、1 0 及び丸 1 1～丸 1 2 で示される基本符号化順序が連続する 2 つのタイルで構成されている。

[0356] 図 4 7 C では、ピクチャが、タイルグループ A、B を有するタイルセット 1 と、タイルグループ C、D を有するタイルセット 2 と、タイルグループ E を有するタイルセット 2 とに分割された例が示されている。図 4 7 C に示すタイルグループ A は、タイルセット 1 に含まれ、丸 1、2 で示される基本符号化順序が連続する 2 つのタイルで構成されている。図 4 7 C に示すタイルグループ B は、タイルセット 1 に含まれ、丸 3 で示される 1 つのタイルで構成されている。図 4 7 C に示すタイルグループ C は、タイルセット 2 に含まれ、丸 4～丸 6 で示される基本符号化順序が連続する 3 つのタイルで構成されている。図 4 7 C に示すタイルグループ D は、タイルセット 2 に含まれ、丸 7～丸 9 で示される基本符号化順序が連続する 3 つのタイルで構成されている。同様に、図 4 7 C に示すタイルグループ E は、タイルセット 3 に含まれ

、丸10～丸12で示される基本符号化順序が連続する3つのタイルで構成されている。

[0357] 図47Dでは、ピクチャが、タイルグループA、Bを有するタイルセット1と、タイルグループCを有するタイルセット2と、タイルグループD、Eを有するタイルセット3とタイルグループFを有するタイルセット4とに分割された例が示されている。図47Dに示すタイルグループAは、タイルセット1に含まれ、丸1、2で示される基本符号化順序が連続する2つのタイルで構成されている。図47Cに示すタイルグループBは、タイルセット1に含まれ、丸3～丸6で示される4つのタイルで構成されている。図47Dに示すタイルグループCは、タイルセット2に含まれ、丸7、8で示される基本符号化順序が連続する3つのタイルで構成されている。図47Dに示すタイルグループDは、タイルセット3に含まれ、丸9で示される1つのタイルで構成されている。図47Dに示すタイルグループEは、タイルセット3に含まれ、丸10、11で示される基本符号化順序が連続する2つのタイルで構成されている。図47Dに示すタイルグループFは、タイルセット4に含まれ、丸12で示される1つのタイルで構成されている。

[0358] このように、1つのタイルセットは、1つ以上のタイルグループを含む場合があり、1つのタイルグループは、1つ以上のタイルを含む場合がある。なお、タイルグループはスライスと称されてもよい。

[0359] 図48Aは、実施の形態1の第1態様に係るピクチャを符号化する際に、ピクチャを構成するタイルグループを符号化するためのシンタックスの一例を示す図である。図48Aには、図47A～図47Dのように分割されたタイルグループを符号化するためのシンタックスの一例が示されている。本態様では、タイルグループ単位でNALユニット化される。ここで、NALは、Network Abstraction Layer（ネットワーク抽象化層）の略であり、生のストリームを適当に区切る処理階層を示す。本態様では、ピクチャは、複数のNALユニットに分割されて、カプセル化され、NALユニットごとに符号化される。

- [0360] ピクチャが複数のタイルグループで構成される場合、符号化装置100は、タイルグループを独立タイルグループ (Independent Tile Group) と依存タイルグループ (Dependent Tile Group) とに分類して、シンタックスで通知してもよい。この場合、1つの独立タイルグループと0個以上の依存タイルグループとでタイルグループシーケンスを構成してもよい。ここで、独立タイルグループは、独立で復号可能なタイルグループであり、依存タイルグループは、属するタイルグループシーケンスにおける独立タイルグループの情報を利用して復号可能なタイルグループである。
- [0361] 本態様では、符号化装置100は、依存タイルグループ識別情報 (図48Aに示すシンタックス例ではdependent_tile_group_flagなど) をタイルグループヘッダに含めてもよい。これにより、符号化装置100は、当該タイルグループが独立タイルグループまたは依存タイルグループであることを通知できる。
- [0362] また、符号化装置100は、ピクチャが複数のタイルグループで構成される場合、タイルグループシーケンス識別情報 (例えば、図48Aに示すシンタックス例ではtile_group_seq_idなど) をタイルグループヘッダに含めてもよい。これにより、符号化装置100は、当該タイルグループが属するタイルグループシーケンスIDを通知することができる。さらに、符号化装置100は、タイルグループシーケンス識別情報を用いて、タイルグループシーケンスが1つの独立タイルグループと0個以上の依存タイルグループとからタイルグループシーケンスとにより構成されることを通知することができる。
- [0363] そして、符号化装置100は、独立タイルグループをタイルグループシーケンスの先頭で符号化するようにしてもよい。これにより、符号化装置100は、復号装置200が依存タイルグループを復号する際、同じタイルグループシーケンス識別情報を有する独立タイルグループのヘッダ情報 (パラメータ値) を再利用するようにさせることができる。さらに、符号化装置100は、当該タイルグループが依存タイルグループの場合、同じタイルグループ

プシーケンスIDを有する独立タイルグループのパラメータ値を再利用させることができるので、依存タイルグループのパラメータ値の通知を省略することができる。

[0364] なお、符号化装置100は、タイルグループに含まれるタイルの数（以下タイル数と称する）またはタイルのデータサイズなどに応じて、個々のタイルグループの大きさを決定してもよい。

[0365] また、符号化装置100は、当該タイルグループが属するピクチャの時刻情報（図48Aに示すシンタックス例ではtile_group_pic_order_cnt_lsbなどを、常に、タイルグループヘッダに含めてもよい。つまり、符号化装置100は、当該タイルグループが独立タイルグループであるか依存タイルグループであるかによらず、当該タイルグループが属するピクチャの時刻情報を常に通知してもよい。これにより、復号装置200は、タイルグループヘッダの時刻情報を参照することで、次のピクチャのタイルグループが到着したことを検知することができるので、未到着のタイルグループがあったことを検出できる。よって、復号装置200は、現在のピクチャを構成するタイルグループの中で未到着のタイルグループがあったことを検出した場合にはエラーと判断してもよい。

[0366] したがって、符号化装置100は、タイルグループを任意の順序で符号化する場合でも、復号装置200に通信エラーなどによるデータ欠落の検知を容易にさせることができる可能性がある。

[0367] 図48Bは、実施の形態1の第1態様に係るタイルグループに関するシンタックスの一例を示す図である。

[0368] 図48Bには、符号化装置100が、タイル単位で1つ以上の連続するCTUを符号化する場合のシンタックスの例が示されている。また、図48Bには、符号化装置100が、タイルグループ終端識別情報（例えば、図48Bに示すシンタックス例ではend_of_tile_group_flagなど）が真になるまで、タイル単位で符号化を繰り返す場合のシンタックス例が示されている。

[0369] なお、符号化装置100は、タイルグループに含まれるタイル数または

タイルグループに含まれるタイルのデータサイズなどに応じて個々のタイルグループの大きさを決定し、タイルグループ終端識別情報の真偽を設定してもよい。

[0370] また、タイルグループ終端識別情報は、必ずしもC A B A C符号化されなくてもよい。この場合、符号化装置100は、タイル終端の1ビット（例えば、図48Bに示すシンタックス例ではend_of_tile_one_bitなど）を省略して符号化してもよい。

[0371] 図49Aは、実施の形態1の第1態様に係るピクチャを構成するタイルセットの一例と基本符号化順序とを示す図である。図49Aでは、ピクチャが、タイルグループA～Cを有するタイルセット1とタイルグループD～Fを有するタイルセット2とに分割された例が示されている。タイルグループA～Fは、それぞれ2つのタイルで構成されている。

[0372] 図49Bは、図48Aと同じタイルセットにおいてタイルグループの符号化順序を入れ替えた例を示す図である。つまり、符号化装置100は、図49Bに示されるように、タイルセット1に含まれるタイルグループAを符号化したあと、タイルセット2に含まれるタイルグループDを符号化するなど、タイルセット1と2の間でインタリーブして符号化してもよい。これにより、符号化装置100がタイルセット単位で並列に符号化処理する場合、符号化からデータ送出までの遅延時間を短縮できる可能性がある。

[0373] なお、図49Bに示されるタイルセット間をインタリーブしてタイルグループを符号化する符号化順序は一例である。つまり、符号化装置100は、任意の順序でタイルグループを符号化してもよいし、タイルグループシーケンスにおいて、独立タイルグループシーケンスが必ず最初となる順序で符号化するようにしてもよい。

[0374] また、符号化装置100は、符号化順序を入れ替える単位をタイルグループシーケンスまたはタイルセット単位としてもよい。そして、この場合、符号化装置100は、タイルグループシーケンス識別情報の符号化を省略してもよい。

- [0375] 図50Aは、実施の形態1の第1態様に係る復号装置200が行うタイルグループの復号処理を示すフローチャートである。
- [0376] まず、復号装置200は、タイルグループ単位で符号化されたビットストリームのタイルグループヘッダを取得し、取得したタイルグループヘッダの情報解析を行う(S10)。
- [0377] 次に、復号装置200は、ステップS10での情報解析結果に基づき、復号対象のタイルグループが依存タイルグループか否かを判定する(S11)。本態様では、復号装置200は、タイルグループヘッダに含まれる依存タイルグループ識別情報(例えば、図48Aに示されるdependent_tile_group_flagなどのシンタックス)を解析することで、当該タイルグループが依存タイルグループか否かを判定することができる。
- [0378] ステップS11において、復号対象のタイルグループが依存タイルグループではない場合(ステップS11で独立)、復号装置200は、解析したタイルグループヘッダの情報を所定のメモリ領域に格納する(S12)。本態様では、復号装置200は、復号対象のタイルグループが独立タイルグループの場合、解析したタイルグループヘッダの情報をタイルグループシーケンス識別情報(例えば、図48Aに示されるtile_group_seq_idなどのシンタックス)に応じて決定したメモリ領域に格納する。
- [0379] 一方、ステップS11において、復号対象のタイルグループが依存タイルグループである場合(ステップS11で依存)、復号装置200は、タイルグループヘッダの情報を所定のメモリ領域から取得する(S13)。本態様では、復号装置200は、復号対象のタイルグループが依存タイルグループの場合、タイルグループシーケンス識別情報に応じて決定したメモリ領域から、タイルグループヘッダの情報を取得する。取得されるタイルグループヘッダの情報は、復号対象の依存タイルグループが属するタイルグループシーケンスにおける独立タイルグループのタイルグループヘッダの情報であり、タイルグループシーケンス識別情報に応じて決定され所定のメモリ領域に格納されている。これにより、独立タイルグループのタイルグループヘッダの

情報が再利用される。

[0380] 次に、復号装置200は、解析または取得したタイルグループヘッダの情報をを用いて、タイルグループに含まれるすべてのタイルの復号処理を行う（S14）。

[0381] 図50Bは、実施の形態1の第1態様に係る復号装置200が行うタイルグループの復号処理の際のエラー検出処理及び隠蔽処理の一例を示すフローチャートである。

[0382] まず、復号装置200は、タイルグループ単位で符号化されたビットストリームのタイルグループヘッダを取得し、取得したタイルグループヘッダの情報解析を行う（S20）。本態様では、復号装置200は、タイルグループヘッダの時刻情報（例えば、図48Aに示されるtile_group_pic_order_cnt_lsbなどのシンタックス）を解析する。

[0383] 次に、復号装置200は、ステップS20での情報解析結果に基づき、復号対象のタイルグループが属するピクチャの時刻が進んだか否かを判定する（S21）。本態様では、復号装置200は、タイルグループヘッダの時刻情報を確認することで、復号対象のタイルグループが属するピクチャの時刻（例えば、時刻T）が進んだか否かを判定する。

[0384] ステップS21において、ピクチャの時刻が進んだ場合（ステップS21でYes）、復号装置200は、未受信のタイルグループがあるか否かを判定する（S22）。本態様では、復号装置200は、復号対象のタイルグループが属するピクチャの時刻が例えば時刻T+1になっており進んでいた場合、前の時刻（時刻T）のピクチャにおいて未受信のタイルグループがあるか否かを判定する。

[0385] ステップS22において、未受信のタイルグループがある場合（S22でYes）、復号装置200は、未受信のタイルグループについてエラー隠蔽処理を行う（S23）。本態様では、復号装置200は、前の時刻（時刻T）のピクチャにおいて未受信のタイルグループがある場合、通信エラーなど当該未受信のタイルグループにエラーが発生したと判断し、当該未受信のタ

イルグループについてエラー隠蔽処理を行う。

[0386] 次に、復号装置200は、解析したタイルグループヘッダの情報に基づいて、タイルグループに含まれるすべてのタイルの復号処理を行う（S24）。ステップS24において、タイルグループヘッダに含まれる依存タイルグループ識別情報が示す内容に応じて処理を切替えてもよい。処理を切り替える際の処理は、図50Aで説明したので、ここでの説明は省略する。

[0387] なお、ステップS21において、ピクチャの時刻が進んでいない場合（ステップS21でN）、及び、ステップS22において、未受信のタイルグループがない場合（S22でN）、ループを開始し、ステップS24を実行すればよい。

[0388] 次に、抽出対象のタイルが格納されているビットストリーム位置に関する情報を、タイル抽出情報SEIとして符号化する場合の例について説明する。ここで、SEIは、Supplemental Enhancement Informationの略であり、符号化には必要がないものの有用な情報を提供するNALユニットである。なお、タイル抽出情報SEIは、符号化されたタイルのうち一部のタイルを抽出して処理するための情報でもある。また、タイル抽出情報SEIは、タイルセット、タイルグループシーケンスまたはタイルグループの前または後ろに符号化してもよい。抽出対象のタイルとは、ピクチャ全部を復号するのではなく、ピクチャの一部の領域のみを復号する場合、例えば当該一部の領域を構成するタイルである。また、抽出対象のタイルとは、ピクチャの復号を並列処理する場合に、並列処理するためにピクチャを分割したときの分割の切れ目を構成するタイルなどである。

[0389] 図51Aは、実施の形態1の第1態様に係るタイル抽出情報SEIをピクチャの後に符号化する場合の一例を示す図である。図51Bは、実施の形態1の第1態様に係るタイル抽出情報SEIをピクチャの前に符号化する場合の一例を示す図である。

[0390] ここで、符号化装置100は、図51Aに示される例のように、タイル抽出情報SEIをピクチャの後に符号化するとする。この場合、符号化装置1

00は、タイルグループデータを符号化した後にタイル抽出情報SEIを符号化できるので、タイルグループデータの符号化が済み次第、タイルグループデータを送信または蓄積することができる。これにより、符号化装置100は、タイルグループデータを一時的に保持するためのメモリ量を削減できる可能性がある。

[0391] また、符号化装置100は、図51Bに示される例のように、タイル抽出情報SEIをピクチャの前に符号化するとする。この場合、復号装置200は、タイルグループデータを解析する前にタイル抽出情報SEIを取得できる。これにより、符号化装置100は、復号装置200が行う所望のタイルデータの抽出手順を簡単化できる可能性がある。

[0392] なお、符号化装置100は、MPEG-2 TSまたはMMT、MP4などでシステム多重化処理を行う際、上述したタイル抽出情報SEIを、対応するタイルグループデータの後ろから前に移動させた上で多重化処理を行ってもよい。

[0393] 図52は、実施の形態1の第1態様に係るタイル抽出情報SEIを符号化するためのシンタックスの一例を示す図である。

[0394] 符号化装置100は、タイルグループに含まれるタイル数と、抽出単位であるタイルのデータの先頭のバイト位置を示す先頭バイト位置情報とを、シンタックスとしてタイル抽出情報SEIに含めて符号化してもよい。図52に示す例では、タイルグループに含まれるタイル数を示すシンタックスは、`num_tiles_in_tile_group_minus1[i]`などである。また、先頭バイト位置情報を示すシンタックスは、`entry_point_offset_minus1[i][j]`などである。

[0395] このように、符号化装置100は、タイル抽出情報SEIを符号化することで、タイルグループに含まれるタイル数と、抽出単位であるタイルのデータの先頭のバイト位置とを通知することができる。

[0396] なお、符号化装置100は、抽出単位であるタイルのビット精度を示すシンタックス（図52に示す例では`offset_len_minus1`など）を、さらにタイル抽出情報SEIに含めて符号化してもよい。これにより、符号化装置100

は、抽出単位であるタイルのビット精度をさらに通知することができる。

[0397] また、符号化装置 100 は、タイルグループに含まれるタイル数と、抽出単位であるタイルのデータの先頭のバイト位置を示す先頭バイト位置情報とを、シンタックスとしてタイル抽出情報 SEI に含めて符号化してもよい。

[0398] また、符号化装置 100 は、当該タイル抽出情報 SEI に関連付けられるタイルグループの数を示す情報を、シンタックスとしてタイル抽出情報 SEI に含めて符号化してもよい。また、符号化装置 100 は、ピクチャ、タイルセットまたはタイルグループシーケンスに含まれる全てのタイルグループなどを、複数のタイルグループに関連付けてもよいし、個々のタイルグループ個別に関連付けてもよい。この場合、符号化装置 100 は、関連付けた内容を示すシンタックスを、タイル抽出情報 SEI に含めて符号化してもよい。

[0399] また、符号化装置 100 は、タイルグループデータの並べ替え有無を示す情報を、タイル抽出情報 SEI に含めて符号化してもよい。タイルグループデータの並べ替え有無を示す情報には、例えば基本符号化順序が含まれる。符号化装置 100 は、タイルグループデータの並べ替え有無に加えて、データの並べ替え単位（タイルセット、タイルグループシーケンスなど）を示す情報などを含む情報を、タイル抽出情報 SEI に含めて符号化してもよい。なお、図 5 2 に示す例では、タイルグループデータの並べ替え有無を示すシンタックスは、arbitrary_tile_group_order_flag などである。

[0400] さらに、符号化装置 100 は、タイルグループシーケンス識別情報、タイルグループの先頭タイルのタイルアドレス情報及び依存タイルグループ識別情報を、タイル抽出情報 SEI に含めて符号化してもよい。図 5 2 に示す例では、タイルグループシーケンス識別情報を示すシンタックスは、例えば tile_group_seq_id[i] などである。また、タイルグループの先頭タイルのタイルアドレス情報を示すシンタックスは、tile_group_address[i] などである。また、依存タイルグループ識別情報を示すシンタックスは、dependent_tile_group_flag[i] などである。これにより、符号化装置 100 は、タイル抽出情報

SEIを符号化することで、タイルグループシーケンス識別情報、タイルグループの先頭タイルのタイルアドレス情報及び依存タイルグループ識別情報を、通知することができる。

[0401] なお、符号化装置100は、先頭バイト位置及びタイルグループに含まれるタイルのバイト数に関する情報を、VCLNALユニットのエミュレーション防止バイトを含むペイロード部分におけるバイト位置及びバイト数に関する情報としてもよい。さらに、符号化装置100は、それぞれのタイルグループヘッダの先頭バイト位置をバイト位置の基準としてもよい。

[0402] また、符号化装置100は、複数のタイルグループを1つのタイル抽出情報SEIで指定する代わりに、1つのタイルグループのみを指定するタイル抽出情報SEIを、タイルグループの数だけ複数個符号化するとしてもよい。

[0403] [第1態様の効果]

第1態様によれば、符号化装置100は、タイルグループヘッダでタイルグループシーケンス識別情報を通知する。これにより、復号装置200は、符号化装置100によりタイルグループの符号化順序が入れ替えられてピクチャが符号化されていた場合でも、依存タイルグループのタイルグループヘッダの情報を正しく取得できる可能性がある。

[0404] また、符号化装置100は、タイルグループヘッダに、常にタイルグループが属するピクチャの時刻情報を含めることで、タイルグループヘッダでピクチャの時刻情報を通知する。これにより、復号装置200は、符号化装置100によりタイルグループの符号化順序が入れ替えられていた場合でも、パケットロスなどによるタイルグループデータの欠落の検知を容易にできる可能性がある。

[0405] さらに、第1態様によれば、復号装置200は、タイルグループデータを解析する前にタイル抽出情報SEIを取得することで、所望のタイルデータの抽出手順を簡単化できる可能性がある。また、第1態様によれば、符号化装置100は、タイルグループデータを符号化した後にタイル抽出情報S

E I を符号化してもよい。これにより、符号化装置 100 は、タイルグループデータの符号化が済み次第、タイルグループデータを送信または蓄積することができ、タイルグループデータを一時的に保持するためのメモリ量を削減できる可能性がある。

[0406] [他の態様との組合せ]

なお、本態様は、本開示における他の態様の少なくとも一部と組み合わせて実施してもよい。また、本態様のフローチャートに記載の一部の処理、本態様の装置の一部の構成、本態様のシンタックスの一部などを他の態様と組み合わせて実施してもよい。

[0407] また、復号装置 200 におけるタイルグループ復号処理は、符号化装置 100 のタイルグループ符号化処理においても同様に実施されてもよい。

[0408] また、本態様に記載したすべての構成要素は、いつも必要とは限らず、第 1 態様の一部の構成要素のみを備えていてもよい。

[0409] また、復号装置 200 は、タイルグループヘッダの情報を利用して、依存タイルグループの復号処理を行う場合に限らない。復号装置 200 は、復号対象のタイルグループと同じタイルグループシーケンス識別情報を有する復号済みの独立タイルグループ、復号済みの依存タイルグループの再構成画像、またはパラメータを利用して、依存タイルグループの復号処理を行ってもよい。ここで、パラメータは、例えば、動きベクトルに関する情報またはインデックス、インター予測モード、参照ピクチャリスト、参照ピクチャインデックス、イントラ予測モード、量子化パラメータ、算術符号化の内部パラメータなどのうち少なくとも 1 つのパラメータである。また、依存タイルグループの復号処理には、例えば、インター予測、イントラ予測、逆量子化、算術復号、フィルタ処理などのうち少なくとも 1 つの処理が含まれる。

[0410] [第 2 態様]

第 1 態様では、タイルグループ単位でNALユニット化される場合の例について説明した。第 2 態様では、タイル単位でNALユニット化される場合の例について説明する。

- [0411] 図53は、実施の形態1の第2態様に係るピクチャを符号化する際に、ピクチャを構成するタイルを符号化するためのシンタックスの一例を示す図である。図53には、図47A～図47Dのように分割されたタイルを符号化するためのシンタックスの一例が示されている。本態様では、上述したように、タイル単位でNALユニット化される。
- [0412] 符号化装置100は、ピクチャを構成するタイルグループが複数のタイルで構成される場合、タイルを独立タイル (Independent Tile) と依存タイル (Dependent Tile) とに分類して、シンタックスで通知してもよい。ここで、独立タイルは、独立で復号可能なタイルであり、依存タイルは属するタイルグループにおける独立タイルの情報を利用して復号可能なタイルである。
- [0413] 本態様では、符号化装置100は、依存タイル識別情報 (図53に示すシンタックス例ではdependent_tile_flagなど) をタイルヘッダに含めてもよい。これにより、符号化装置100は、当該タイルが独立または依存タイルであることを通知できる。
- [0414] また、符号化装置100は、タイルグループが複数のタイルで構成される場合、タイルグループ識別情報 (例えば、図53に示すシンタックス例ではtile_group_idなど) をタイルヘッダに含めてもよい。これにより、符号化装置100は、当該タイルが属するタイルグループIDを通知することができる。さらに、符号化装置100は、タイルグループ識別情報を用いて、タイルグループが1つの独立タイルと0個以上の依存タイルとにより構成されることを通知することができる。
- [0415] そして、符号化装置100は、独立タイルをタイルグループの先頭で符号化するようにしてもよい。これにより、符号化装置100は、復号装置200が依存タイルを復号する際、同じタイルグループ識別情報を有する独立タイルのヘッダ情報 (パラメータ値) を再利用するようにさせることができる。さらに、符号化装置100は、当該タイルが依存タイルの場合、同じタイルグループIDを有する独立タイルのパラメータ値を再利用させることができるので、依存タイルのパラメータ値の通知を省略することができる。

- [0416] また、符号化装置100は、当該タイルが属するピクチャの時刻情報（図53に示すシンタックス例ではtile_pic_order_cnt_lsbなど）を、常に、タイルヘッダに含めてもよい。つまり、符号化装置100は、当該タイルが独立タイルであるか依存タイルであるかによらず、当該タイルが属するピクチャの時刻情報を常に通知してもよい。これにより、復号装置200は、タイルヘッダの時刻情報を参照することで、次のピクチャのタイルが到着したことを検知することができるので、未到着のタイルがあったことを検出できる。復号装置200は、現在のピクチャを構成するタイルの中で未到着のタイルがあったことを検出した場合にはエラーと判断してもよい。
- [0417] したがって、符号化装置100は、タイルを任意の順序で符号化する場合でも、復号装置200に通信エラーなどによるデータ欠落の検知を容易にさせることができる可能性がある。
- [0418] 図54Aは、実施の形態1の第2態様に係るピクチャを構成するタイルセットの一例と基本符号化順序とを示す図である。図54Aは、図49Aと同じ図であり、図49Aで説明した通りであるので図54Aについての説明は省略するが、図54Aに示される丸1～丸12は、符号化順序を示している。
- [0419] 図54Bは、図54Aと同じタイルグループで構成されるタイルセットにおいてタイルの符号化順序を入れ替えた例を示す図である。図54Bに示される丸1～丸12は、符号化順序を示している。
- [0420] 例えば、符号化装置100は、タイルセット1のタイルグループAに含まれる丸1で示されるタイルを符号化した後、タイルセット2のタイルグループDに含まれる丸2で示されるタイルを符号化し、その後、タイルセット1のタイルグループAに含まれる丸3で示されるタイルを符号化するなどである。つまり、符号化装置100は、図54Bに示されるように、タイルセット1と2の間でインタリーブして符号化してもよい。これにより、符号化装置100がタイルセット単位で並列に符号化処理する場合、符号化からデータ送出までの遅延時間を短縮できる可能性がある。

- [0421] なお、図5 4 Bに示されるタイルセット間をインタリーブしてタイルを符号化する符号化順序は一例である。つまり、符号化装置1 0 0は、任意の順序でタイルを符号化してもよいし、タイルグループにおいて、独立タイルが必ず最初となる順序で符号化するようにしてもよい。
- [0422] また、符号化装置1 0 0は、符号化順序を入れ替える単位をタイルグループまたはタイルセット単位としてもよい。そして、この場合、符号化装置1 0 0は、タイルグループ識別情報の符号化を省略してもよい。
- [0423] 図5 5 Aは、実施の形態1の第2態様に係る復号装置2 0 0が行うタイルの復号処理を示すフローチャートである。
- [0424] まず、復号装置2 0 0は、タイル単位で符号化されたビットストリームのタイルヘッダを取得し、取得したタイルヘッダの情報解析を行う（S 3 0）。
- [0425] 次に、復号装置2 0 0は、ステップS 3 0での情報解析結果に基づき、復号対象のタイルが依存タイルか否かを判定する（S 3 1）。本態様では、復号装置2 0 0は、タイルヘッダに含まれる依存タイル識別情報（例えば、図5 3に示されるdependent_tile_flagなどのシンタックス）を解析することで、復号対象のタイルが依存タイルか否かを判定することができる。
- [0426] ステップS 3 1において、復号対象のタイルが依存タイルではない場合（ステップS 3 1で独立）、復号装置2 0 0は、解析したタイルヘッダの情報を所定のメモリ領域に格納する（S 3 2）。本態様では、復号装置2 0 0は、復号対象のタイルが独立タイルの場合、解析したタイルヘッダの情報をタイルグループ識別情報（例えば、図5 3に示されるtile_group_idなどのシンタックス）に応じて決定したメモリ領域に格納する。
- [0427] 一方、ステップS 3 1において、復号対象のタイルが依存タイルである場合（ステップS 3 1で依存）、復号装置2 0 0は、タイルヘッダの情報を所定のメモリ領域から取得する（S 3 3）。本態様では、復号装置2 0 0は、復号対象のタイルが依存タイルの場合、タイルグループ識別情報に応じて決定したメモリ領域から、タイルヘッダの情報を取得する。取得されるタイル

ヘッダの情報は、復号対象の依存タイルが属するタイルグループにおける独立タイルのタイルヘッダの情報であり、タイルグループ識別情報に応じて決定され所定のメモリ領域に格納されている。これにより、独立タイルのタイルヘッダの情報が再利用される。

[0428] 次に、復号装置200は、解析または取得したタイルヘッダの情報をを用いて、復号対象のタイルの復号処理を行う（S34）。

[0429] 図55Bは、実施の形態1の第2態様に係る復号装置200が行うタイルの復号処理の際のエラー検出処理及び隠蔽処理の一例を示すフローチャートである。

[0430] まず、復号装置200は、タイル単位で符号化されたビットストリームのタイルヘッダを取得し、取得したタイルヘッダの情報解析を行う（S40）。本態様では、復号装置200は、タイルヘッダの時刻情報（例えば、図53に示されるtile_pic_order_cnt_lsbなどのシンタックス）を解析する。

[0431] 次に、復号装置200は、ステップS40での情報解析結果に基づき、復号対象のタイルが属するピクチャの時刻が進んだか否かを判定する（S41）。本態様では、復号装置200は、タイルヘッダの時刻情報を確認することで、復号対象のタイルが属するピクチャの時刻（例えば、時刻T）が進んだか否かを判定する。

[0432] ステップS41において、ピクチャの時刻が進んだ場合（ステップS41でYes）、復号装置200は、未受信のタイルがあるか否かを判定する（S42）。本態様では、復号装置200は、復号対象のタイルが属するピクチャの時刻が例えば時刻T+1になっており進んでいた場合、前の時刻（時刻T）のピクチャにおいて未受信のタイルがあるか否かを判定する。

[0433] ステップS42において、未受信のタイルがある場合（S42でYes）、復号装置200は、未受信のタイルについてエラー隠蔽処理を行う（S43）。本態様では、復号装置200は、前の時刻（時刻T）のピクチャにおいて未受信のタイルがある場合、通信エラーなど当該未受信のタイルにエラーが発生したと判断し、当該未受信のタイルについてエラー隠蔽処理を行う

。

[0434] 次に、復号装置200は、解析したタイルヘッダの情報に基づいて、復号対象のタイルの復号処理を行う（S44）。ステップS44において、タイルヘッダに含まれる依存タイル識別情報が示す内容に応じて処理を切替えてもよい。処理を切り替える際の処理は、図55Aで説明したので、ここでの説明は省略する。

[0435] なお、ステップS41において、ピクチャの時刻が進んでいない場合（ステップS41でN）、及び、ステップS42において、未受信のタイルがない場合（S42でN）、ステップS44に進み、処理を実行すればよい。

[0436] 次に、抽出対象のタイルが格納されているビットストリーム位置に関する情報を、タイル抽出情報SE1として符号化する場合の例について説明する。なお、タイル抽出情報SE1は、タイルセットまたはタイルグループの前または後ろに符号化してもよい。

[0437] 図56Aは、実施の形態1の第2態様に係るタイル抽出情報SE1をピクチャの後に符号化する場合の一例を示す図である。図56Bは、実施の形態1の第2態様に係るタイル抽出情報SE1をピクチャの前に符号化する場合の一例を示す図である。

[0438] ここで、符号化装置100は、図56Aに示される例のように、タイル抽出情報SE1をピクチャの後に符号化するとする。この場合、符号化装置100は、タイルデータを符号化した後にタイル抽出情報SE1を符号化できるので、タイルデータの符号化が済み次第、タイルデータを送信または蓄積することができる。これにより、符号化装置100は、タイルデータを一時的に保持するためのメモリ量を削減できる可能性がある。

[0439] また、符号化装置100は、図56Bに示される例のように、タイル抽出情報SE1をピクチャの前に符号化するとする。この場合、復号装置200は、タイルデータを解析する前にタイル抽出情報SE1を取得できる。これにより、符号化装置100は、復号装置200が行う所望のタイルデータの

抽出手順を簡単化できる可能性がある。

[0440] なお、符号化装置 100 は、MPEG-2 TS または MMT、MP4 などシステム多重化処理を行う際、上述したタイル抽出情報 SEI を、対応するタイルデータの後ろから前に移動させた上で多重化処理を行ってもよい。

[0441] 図 57 は、実施の形態 1 の第 2 態様に係るタイル抽出情報 SEI を符号化するためのシンタックスの一例を示す図である。

[0442] 符号化装置 100 は、タイル抽出情報 SEI に関連付けられるタイルグループ数、タイルデータの並べ替えに関する情報、タイルグループ識別情報、タイルグループの先頭タイルのアドレスを示すタイルアドレス情報を、シンタックスとしてタイル抽出情報 SEI に含めて符号化してもよい。また、符号化装置 100 は、タイルグループに含まれるタイル数を示す情報を、シンタックスとしてタイル抽出情報 SEI に含めて符号化してもよい。

[0443] タイルグループ数を示すシンタックスは、図 57 に示す `num_tile_groups_minus1[i]` などである。また、データの並べ替えに関する情報としては、タイルデータの並べ替え有無を示す情報、データの並べ替え単位（タイルセット、タイルグループなど）を示す情報などがある。また、図 57 に示す例では、タイルデータの並べ替え有無を示すシンタックスは、`arbitrary_tile_order_flag` などである。タイルグループ識別情報を示すシンタックスは、`tile_group_id[i]` などである。タイルアドレス情報を示すシンタックスは、`tile_group_address[i]` などである。タイルグループに含まれるタイル数を示すシンタックスは、`num_tiles_in_tile_group_minus1[i]` などである。

[0444] このように、符号化装置 100 は、タイル抽出情報 SEI を符号化することで、タイルグループ数、タイルデータの並べ替えに関する情報、タイルグループ識別情報、タイルアドレス情報、及び、タイルグループに含まれるタイル数などを通知することができる。

[0445] これにより、符号化装置 100 は、タイル抽出情報 SEI を利用してピクチャ内の各タイルが属するタイルグループに関する情報を符号化することが

できるので、復号装置 200 が所望のタイルを復号する際に必要なデータの抽出を簡単化できる可能性がある。

[0446] なお、符号化装置 100 は、ピクチャ、タイルセットまたはタイルグループシーケンスに含まれる全てのタイルグループなどを、複数のタイルグループに関連付けてもよいし、個々のタイルグループ個別に関連付けてもよい。この場合、符号化装置 100 は、関連付けた内容を示すシンタックスをタイル抽出情報 S E I に含めて符号化してもよい。

[0447] [第 2 態様の効果]

第 2 態様の構成によれば、符号化装置 100 は、タイルヘッダでタイルグループ識別情報を通知する。これにより、復号装置 200 は、符号化装置 100 によりタイルの符号化順序が入れ替えられてピクチャが符号化されていた場合でも、依存タイルのタイルヘッダの情報を正しく取得できる可能性がある。

[0448] また、符号化装置 100 は、タイルヘッダに常にタイルが属するピクチャの時刻情報を含めることで、タイルヘッダでピクチャの時刻情報を通知する。これにより、復号装置 200 は、符号化装置 100 によりタイルの符号化順序が入れ替えられてピクチャが符号化されていた場合でも、パケットロスなどによるタイルデータの欠落の検知を容易にできる可能性がある。

[0449] さらに、第 2 態様によれば、復号装置 200 は、タイルデータを解析する前にタイル抽出情報 S E I を取得することで、所望のタイルデータの抽出手順を簡単化できる可能性がある。また、第 2 態様によれば、符号化装置 100 は、タイルデータを符号化した後にタイル抽出情報 S E I を符号化してもよい。これにより、符号化装置 100 は、タイルデータの符号化が済み次第、タイルデータを送信または蓄積することができるので、タイルデータを一時的に保持するためのメモリ量を削減できる可能性がある。

[0450] [他の態様との組合せ]

なお、本態様は、本開示における他の態様の少なくとも一部と組み合わせ実施してもよい。また、本態様のフローチャートに記載の一部の処理、本

態様の装置の一部の構成、本態様のシンタックスの一部などを他の態様と組み合わせて実施してもよい。

[0451] また、復号装置 200 におけるタイル復号処理は、符号化装置 100 のタイル符号化処理においても同様に実施されてもよい。

[0452] また、本態様に記載したすべての構成要素はいつも必要とは限らず、本態様の一部の構成要素のみを備えていてもよい。

[0453] また、ピクチャに含まれるタイルの単位は、本開示で定義したようなタイルセット、タイルグループ、及びタイルに限定されない。ピクチャは少なくとも 1 以上のタイルを含んでいればよく、タイルセットまたはタイルグループの一方は定義されていなくともよい。言い換えれば、ピクチャは少なくとも、1 以上の C T U を含む領域 A（例えばタイルまたはタイルグループ）と、1 以上の領域 A を含む領域 B（例えばタイルグループまたはタイルセット）を含んでいればよい。この場合、第 1 の順序（例えばラスタ順）で連続して走査できる 1 以上の領域 A を領域 B として定義してもよい。このとき、第 1 の順序とは異なる第 2 の順序で領域 A を符号化したビットストリームを出力または復号するとよい。

[0454] また、本態様では、タイル抽出情報 S E I がピクチャ単位で符号化されている例を説明したが、これに限らない。タイル抽出情報 S E I は、シーケンス単位で符号化されてもよい。

[0455] また、符号化装置 100 は、抽出対象のタイルグループを識別するタイル抽出情報と、抽出対象のタイルを識別するタイル抽出情報とをピクチャ単位で切り替えて符号化してもよい。

[0456] なお、復号装置 200 は、タイルヘッダの情報を利用して、依存タイルの復号処理を行う場合に限らない。復号装置 200 は、復号対象のタイルと同じタイルグループ識別情報を有する復号済みの独立タイル、復号済みの依存タイルの再構成画像、またはパラメータを利用にして、依存タイルの復号処理を行ってもよい。ここで、パラメータは、例えば、動きベクトルに関する情報またはインデックス、インター予測モード、参照ピクチャリスト、参照

ピクチャインデックス、イントラ予測モード、量子化パラメータ、算術符号化の内部パラメータなどのうち少なくとも1つのパラメータである。また、依存タイルの復号処理には、例えば、インター予測やイントラ予測、逆量子化、算術復号、フィルタ処理などのうち少なくとも1つの処理が含まれる。

[0457] [第3態様]

ピクチャを分割するタイルは、さらに分割することができる場合がある。以下の第3態様では、符号化装置100（または復号装置200）は、ピクチャを2つ以上のタイルに分割して、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化（または復号）する場合について説明する。

[0458] 図58A及び図58Bは、実施の形態1の第3態様に係るピクチャを矩形領域に分割して符号化する際のピクチャの構成の一例を示す図である。

[0459] 図58Aでは、ピクチャが横方向に4分割、縦方向に3分割した12の矩形領域に分割された例が示されている。丸1～丸12で示される矩形領域はタイルであってもよいしブリックであってもよい。つまり、ピクチャを丸1～丸12で示されるタイルに分割し、分割したタイルをさらに1つのブリックに分割してもよい。ここで、ブリックは、タイルを分割する単位であり、タイルを1以上の矩形領域に分割する単位である。タイルまたはブリックは、1つ以上の連続するCTUから構成される。このようなピクチャの構成は、分割部102によって構成されてもよい。丸1～丸12の数字は、符号化装置100がタイルまたはブリックを符号化する順序を示している。

[0460] 図58Bでは、ピクチャが6つの矩形領域に分割された例が示されている。より具体的には、図58Bでは、ピクチャがまず3つのタイル（太枠で囲われた3つの矩形領域）に分割され、さらに、3つのタイルそれぞれが1以上のブリック（細枠で囲われた1以上の矩形領域）に分割された例が示されている。左側のタイルは丸1及び丸2で示される2つのブリックに分割され、中央のタイルは丸3～丸6で示される3つのブリックに分割されている。右側のタイルは丸6で示される1つのブリックに分割されているとしてもよ

いし、タイルのままであってもよい。このようなピクチャの構成は、分割部102によって構成されてもよい。丸1～丸6の数字は、符号化装置100がタイルまたはブリックを符号化する順序を示している。

[0461] なお、ブリックは、タイルと同様にスライスを構成することができる。つまり、1つ以上のタイルまたは1つ以上のブリックは、1つのスライスを構成することができ、1つのスライスとしてまとめて符号化される。

[0462] 本態様において、スライスの設定方法として、ラスタスキャンスライスモード (Raster Scan Slice Mode) または矩形スライスモード (Rectangular Slice Mode) などがある。ラスタスキャンスライスモードでは、タイルまたはブリックをラスタ順に走査してスライスにまとめる。矩形スライスモードでは、全てのスライスの形状が矩形になるようにタイルまたはブリックをスライスにまとめる。

[0463] 図58Aには、ラスタスキャンスライスモードでスライスが設定されて例が示されている。すなわち、図58Aでは、丸1及び丸2のタイル（またはブリック）がスライスAにまとめられ、丸3～丸9のタイル（またはブリック）がスライスBにまとめられている。そして、丸10～丸12のタイル（またはブリック）がスライスCにまとめられている。

[0464] 一方、図58Bには、矩形スライスモードでスライスが設定されて例が示されている。すなわち、図58Bでは、丸1のブリックがスライスAにまとめられ、丸2のブリックがスライスBにまとめられている。また、丸3及び丸4のブリックがスライスCにまとめられ、丸5のブリックがスライスDにまとめられている。そして、丸6のタイル（またはブリック）がスライスEにまとめられている。

[0465] 図59は、実施の形態1の第3態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット (PPS) のシンタックスの一例を示す図である。図59には、図58Aまたは図58Bのようにピクチャを分割して符号化するためのPPSのシンタックスの一例が示されている。PPSは、Picture Parameter Setの略であり、ピクチャ全

体の符号化に関わる情報が書かれたヘッダ情報である。

[0466] 本態様では、符号化装置 100 は、ピクチャが複数のタイルに分割される場合、ピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知すればよい。より具体的には、符号化装置 100 は、対象のピクチャが単一のタイルで構成されるか否かに関する情報（図 59 に示すシンタックス例では `single_tile_in_pic_flag` など）を PPS に含める。そして、符号化装置 100 は、ピクチャが複数のタイルで構成される場合、タイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを PPS に含める。これにより、符号化装置 100 は、対象のピクチャが単一のタイルで構成されるか否かに関する情報に応じてタイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知することができる。

[0467] スライスの設定方法に関する情報としては、例えばスライス内のブリック数が必ず 1 つであるか否かを示す情報及びスライスモードに関する情報がある。ここで、図 59 に示す例では、スライス内のブリック数が必ず 1 つであるか否かを示すシンタックスは、`single_brick_per_slice_flag` などである。スライスモードに関する情報を示すシンタックスは、`rect_slice_flag` などである。これにより、符号化装置 100 は、スライスモードに関する情報を示すシンタックスを PPS に含めることで、対象のピクチャにおけるスライスの設定方法が、矩形スライスモードであるかラスタスキャンスライスモードであるかを通知することができる。

[0468] なお、符号化装置 100 は、スライス内のブリック数が必ず 1 つであるか否かを示す情報及びスライスモードに関する情報の少なくとも一つに基づいて、各スライスが包含する領域を特定する情報をさらに PPS に含めて通知するか否かを切り替えてもよい。符号化装置 100 がスライスモードに関する情報を PPS に含めなくてもよい。この場合、復号装置 200 は、スライスモードに関する情報が通知されないので、スライスモードに関する情報が常に 1 であり、対象のピクチャにおけるスライスの設定方法が矩形スライスモ

ードであるとみなすようにしてもよい。

[0469] 符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合、スライスの設定方法に関する情報として、各スライスが包含する矩形領域を特定する情報をPPSに含めることで通知することができる。

[0470] 本態様では、各スライスが包含する矩形領域を特定する情報には、ピクチャ内のスライス数に関する情報と、各スライスの左上角及び右下角の位置情報とがある。図59に示す例では、ピクチャ内のスライス数を示すシンタックスはnum_slices_in_pic_minus1などである。また、各スライスの左上角及び右下角の位置を示すシンタックスは、図59に示すように、top_left_brick_idxとbottom_right_brick_idx_deltaなどである。つまり、左上角の位置はブリックインデックスで示され、右下角の位置はブリックインデックスまたはその差分値で示されてもよい。

[0471] このようにして、符号化装置100は、各スライスが包含する矩形領域を特定する情報をシンタックスとしてPPSに含めることで、ピクチャ内のスライス数と、各スライスの左上角と右下角の位置とを通知することができる。

[0472] なお、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合、ピクチャの先頭のスライスの左上角の位置情報と、ピクチャの末尾のスライスの左上角及び右下角の位置情報とを省略してもよい（PPSに含めなくてもよい）。この場合、復号装置200は、所定の方法により値を設定すればよい。以下、具体的に説明する。

[0473] 例えば、復号装置200は、ピクチャの先頭のスライスの左上角の位置については0（ゼロ）に設定すればよい。また、復号装置200は、ピクチャの末尾のスライスの左上角の位置については、次のように設定してもよい。当該末尾のスライスは、同じPPSに含まれるスライス設定方法に関する情報によるスライスが未設定の領域に該当する。このため、復号装置200は、当該未設定の領域を占めるブリックインデックスのうち、最も小さい値と

なるブリックインデックスを、ピクチャの末尾のスライスの左上角の位置に設定にしてもよい。

[0474] また、復号装置200は、ピクチャの末尾のスライスの右下角の位置については、ピクチャの末尾のスライスの左上角の位置のオフセット値などを設定してもよい。例えば、復号装置200は、ピクチャの末尾のスライスの右下角の位置を、`NumBricksInPic-1-top_left_brick_idx[num_slices_in_pic_minus1]`に設定してもよい。ここで、ピクチャ内のブリック数を`NumBricksInPic`としている。また、ピクチャの末尾のスライスの左上角の位置を、`top_left_brick_idx[num_slices_in_pic_minus1]`としている。

[0475] このように、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合、各スライスの左上角及び右下角の位置情報など、各スライスが包含する矩形領域を特定する情報をPPSに含めることで通知する。ただし、符号化装置100は、ピクチャの先頭のスライスの左上角の位置情報と、ピクチャの末尾のスライスの左上角及び右下角の位置情報とについては、通知を省略してもよい。

[0476] 図60は、実施の形態1の第3態様に係る復号装置200が行う矩形スライスモードでの矩形スライス設定処理の一例を示すフローチャートである。図60では、復号装置200が、矩形スライスモードで復号処理を行う際、矩形スライス設定処理として、PPSで通知されたスライスの設定方法に関する情報を参照しつつ、各スライスが包含する矩形領域を特定する処理が示されている。

[0477] まず、復号装置200は、ビットストリームのピクチャパラメータセット（PPS）を取得し、取得したPPSを解析する（S51）。

[0478] 次に、復号装置200は、ピクチャ内のスライス数より1回少ないループ回数を設定する（S52）。本態様では、復号装置200は、PPSを解析し、ピクチャ内のスライス数に関する情報を確認する。復号装置200は、図59に示される例では、PPSに含まれる`num_slices_in_pic_minus1`などのシンタックスを解析することで、ピクチャ内のスライス数に関する情報を

確認することができる。

[0479] 次に、復号装置200は、設定された回数すなわちピクチャ内のスライス数より1回少ない回数だけループ処理を実行する。

[0480] すなわち、ループ処理において、まず、復号装置200は、復号対象のスライスがピクチャの先頭のスライスであるか否かを判定する(S53)。

[0481] 復号対象のスライスが先頭以外のスライスである場合(ステップS53で先頭以外)、復号装置200は、復号対象のスライスの左上角の位置情報として、PPSで通知された値を設定する(S54)。本態様では、復号装置200は、復号対象のスライスの左上角の位置情報として、PPSに含まれるブリックインデックスを設定し、右下角の位置情報としてブリックインデックスまたはその差分値を設定してもよい。例えば、復号装置200は、各スライスの左上角の位置情報と右下角の位置情報とを、図59に示す`top_left_brick_idx`と`bottom_right_brick_idx_delta`となどに設定してもよい。これにより、復号装置200は、各スライスが包含する矩形領域を特定することができる。

[0482] 一方、復号対象のスライスが先頭のスライスである場合(ステップS53で先頭)、復号装置200は、第1の所定の方法により、復号対象のスライスの左上角の位置情報を設定する(S55)。図60に示す処理例では、ピクチャの先頭のスライスの左上角の位置情報については、PPSで通知されていないとしている。このため、復号装置200は、ピクチャの先頭のスライスの左上角の位置情報を、例えば0(ゼロ)など、ピクチャの左上角を示す情報を設定すればよい。

[0483] 次に、復号装置200は、ループ処理を終了すると、第2の所定の方法により、復号対象のスライスの左上角の位置情報を設定する(S56)。ループ処理が終了しているので、ここでの復号対象のスライスは、ピクチャの末尾のスライスである。また、ピクチャの末尾のスライスの左上角の位置情報は、PPSで通知されない。このため、復号装置200は、復号対象のスライスの左上角の位置情報を、PPSに含まれるスライス設定方法に関する情

報によるスライスが未設定の領域において、最も小さい値となるブリックインデックスに設定すればよい。例えば、復号装置200は、ピクチャの末尾のスライスの左上角の位置情報を、図59に示す`top_left_brick_idx[num_slices_in_pic_minus1]`などに設定すればよい。

[0484] 次に、復号装置200は、第3の所定の方法により、復号対象のスライスの右下角の位置情報を設定する（S57）。図60に示す処理例では、復号対象であるピクチャの末尾のスライスの右下角の位置情報も、PPSで通知されていないとしている。このため、復号装置200は、復号対象であるピクチャの末尾のスライスの右下角の位置情報として、左上角の位置のオフセット値を設定してもよい。復号装置200は、例えば`NumBricksInPic-1-top_left_brick_idx[num_slices_in_pic_minus1]`などをピクチャの末尾のスライスの右下角の位置情報に設定すればよい。ここで、ピクチャ内のブリック数を`NumBricksInPic`としている。また、ピクチャの末尾のスライスの左上角の位置を、`top_left_brick_idx[num_slices_in_pic_minus1]`としている。

[0485] [第3態様の効果]

第3態様によれば、符号化装置100は、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部を含めず省略することができるので、符号量を削減できる可能性がある。

[0486] [他の態様との組合せ]

なお、本態様は、本開示における他の態様の少なくとも一部と組み合わせて実施してもよい。また、本態様のフローチャートに記載の一部の処理、本態様の装置の一部の構成、本態様のシンタックスの一部などを他の態様と組み合わせて実施してもよい。

[0487] また、復号装置200における矩形スライス設定処理は、符号化装置100の矩形スライス設定処理においても同様に実施されてもよい。

[0488] また、本態様に記載したすべての構成要素は、いつも必要とは限らず、本態様の一部の構成要素のみを備えていてもよい。

[0489] [第4態様]

以下の第4態様では、第3態様で説明した省略可能な情報（スライスの設定方法に関する情報の一部）が異なる場合の例について説明する。

[0490] 図61は、実施の形態1の第4態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。図61には、図58Aまたは図58Bのようにピクチャを分割して符号化するためのPPSのシンタックスの一例が示されている。

[0491] 本態様でも、符号化装置100は、ピクチャが複数のタイルに分割される場合、ピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知すればよい。より具体的には、符号化装置100は、対象のピクチャが単一のタイルで構成されるか否かに関する情報（例えば、図61に示すシンタックス例でもsingle_tile_in_pic_flagなど）をPPSに含める。そして、符号化装置100は、ピクチャが複数のタイルで構成される場合、タイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とをPPSに含める。これにより、符号化装置100は、対象のピクチャが単一のタイルで構成されるか否かに関する情報に応じてタイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知することができる。

[0492] スライスの設定方法に関する情報としては、例えばスライス内のブリック数が必ず1つであるか否かを示す情報及びスライスモードに関する情報がある。ここで、図61に示す例でも、スライス内のブリック数が必ず1つであるか否かを示すシンタックスは、single_brick_per_slice_flagなどである。スライスモードに関する情報示すシンタックスは、rect_slice_flagなどである。これにより、符号化装置100は、スライスモードに関する情報示すシンタックスをPPSに含めることで、対象のピクチャにおけるスライス設定方法が、矩形スライスモードであるかラスタスキャンスライスモードであるかを通知することができる。

[0493] なお、符号化装置100は、スライス内のブリック数が必ず1つであるか

否かを示す情報及びスライスモードに関する情報の少なくとも一つに基づいて、各スライスが包含する領域を特定する情報をさらにPPSに含めて通知するか否かを切り替えてもよい。符号化装置100がスライスモードに関する情報をPPSに含めなくてもよい。この場合、復号装置200は、スライスモードに関する情報が通知されないので、スライスモードに関する情報が常に1であり、対象のピクチャにおけるスライスの設定方法が矩形スライスモードであるとみなすようにしてもよい。

[0494] 符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合、スライスの設定方法に関する情報として、各スライスが包含する矩形領域を特定する情報をPPSに含めることで通知することができる。

[0495] 本態様でも、各スライスが包含する矩形領域を特定する情報には、ピクチャ内のスライス数に関する情報と、各スライスの左上角と右下角の位置情報とがある。図59に示す例では、ピクチャ内のスライス数を示すシンタックスはnum_slices_in_pic_minus1などである。また、各スライスの左上角と右下角の位置を示すシンタックスは、図59に示すように、top_left_brick_idxとbottom_right_brick_idx_deltaなどである。左上角の位置はブリックインデックスで示され、右下角の位置はブリックインデックスまたはその差分値で示されてもよい。

[0496] このようにして、符号化装置100は、各スライスが包含する矩形領域を特定する情報をシンタックスとしてPPSに含めることで、ピクチャ内のスライス数と、各スライスの左上角と右下角の位置とを通知することができる。

[0497] なお、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合、ピクチャの先頭のスライスの左上角の位置情報、及び、ピクチャの末尾のスライスの右下角の位置情報を省略してもよい（PPSに含めなくてもよい）。この場合、復号装置200は、所定の方法により値を設定すればよい。

[0498] 例えば、復号装置200は、ピクチャの先頭のスライスの左上角の位置については0（ゼロ）に設定すればよい。また、復号装置200は、ピクチャの末尾のスライスの右下角の位置については、ピクチャの末尾のスライスの左上角の位置のオフセット値などを設定してもよい。例えば、復号装置200は、ピクチャの末尾のスライスの右下角の位置を、`NumBricksInPic-1-top_left_brick_idx[num_slices_in_pic_minus1]`に設定してもよい。ここで、ピクチャ内のブリック数を`NumBricksInPic`としている。また、ピクチャの末尾のスライスの左上角の位置を、`top_left_brick_idx[num_slices_in_pic_minus1]`としている。

[0499] このように、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合、各スライスの左上角と右下角との位置情報など、各スライスが包含する矩形領域を特定する情報をPPSに含めることで通知する。ただし、符号化装置100は、ピクチャの先頭のスライスの左上角の位置情報と、ピクチャの末尾のスライスの右下角の位置情報とについては、通知を省略してもよい。

[0500] 図62は、実施の形態1の第4態様に係る復号装置200が行う矩形スライスモードでの矩形スライス設定処理の一例を示すフローチャートである。図62では、復号装置200が矩形スライスモードで復号処理を行う際、矩形スライス設定処理として、PPSで通知されたスライスの設定方法に関する情報を参照しつつ、各スライスが包含する矩形領域を特定する。

[0501] まず、復号装置200は、ビットストリームのピクチャパラメータセット（PPS）を取得し、取得したPPSを解析する（S61）。

[0502] 次に、復号装置200は、ピクチャ内のスライス数に応じてループ回数を設定する（S62）。本態様では、復号装置200は、PPSを解析し、ピクチャ内のスライス数に関する情報を確認する。図62に示される例では、復号装置200は、PPSに含まれる`num_slices_in_pic_minus1`などのシンタックスを解析することで、ピクチャ内のスライス数に関する情報を確認することができる。そして、復号装置200は、確認したピクチャ内のスライ

ス数に応じて以降のループ処理の回数を設定する。

[0503] 次に、復号装置200は、設定されたループ回数すなわちピクチャ内のスライス数の回数だけループ処理を実行する。

[0504] すなわち、ループ処理において、まず、復号装置200は、復号対象のスライスがピクチャの先頭のスライスであるか否かを判定する（S63）。

[0505] 復号対象のスライスが先頭以外のスライスである場合（ステップS63で先頭以外）、復号装置200は、復号対象のスライスの左上角の位置情報として、PPSで通知された値を設定する（S64）。本態様では、復号装置200は、復号対象のスライスの左上角の位置情報として、PPSに含まれるブリックインデックスを設定し、右下角の位置情報としてブリックインデックスまたはその差分値を設定してもよい。例えば、復号装置200は、各スライスの左上角の位置情報と右下角の位置情報とを、図61に示す`top_left_brick_idx`と`bottom_right_brick_idx_delta`となどに設定すればよい。これにより、復号装置200は、各スライスが包含する矩形領域を特定することができる。

[0506] 一方、復号対象のスライスが先頭のスライスである場合（ステップS63で先頭）、復号装置は、第1の所定の方法により、復号対象のスライスの左上角の位置情報を設定する（S65）。図62に示す処理例でも、ピクチャの先頭のスライスの左上角の位置情報については、PPSで通知されていないとしている。このため、復号装置200は、ピクチャの先頭のスライスの左上角の位置情報を、例えば0（ゼロ）など、ピクチャの左上角を示す情報を設定すればよい。

[0507] 次に、復号装置200は、復号対象のスライスがピクチャの末尾のスライスであるか否かを判定する（S66）。

[0508] 復号対象のスライスが末尾以外のスライスである場合（ステップS66で末尾以外）、復号装置200は、復号対象のスライスの右下角の位置情報としてPPSで通知された値を設定する（S67）。本態様では、復号装置200は、復号対象のスライスの右下角の位置情報として、PPSに含まれる

ブリックインデックスまたはその差分値を設定してもよい。例えば、復号装置200は、復号対象のスライスの右下角の位置情報を、図61に示すbottom_right_brick_idx_deltaなどに設定すればよい。

[0509] 一方、復号対象のスライスが末尾のスライスである場合（ステップS66で末尾）、復号装置は、第3の所定の方法により、復号対象のスライスの右下角の位置情報を設定する（S68）。ここで、ピクチャの末尾のスライスの右下角の位置情報も、PPSで通知されていないとしている。このため、復号装置200は、復号対象であるピクチャの末尾のスライスの右下角の位置情報として、左上角の位置のオフセット値を設定してもよい。例えば、復号装置200は、ピクチャの末尾のスライスの右下角の位置情報を、NumBricksInPic-1-top_left_brick_idx[num_slices_in_pic_minus1]などに設定すればよい。ここで、ピクチャ内のブリック数をNumBricksInPicとしている。また、ピクチャの末尾のスライスの左上角の位置を、top_left_brick_idx[num_slices_in_pic_minus1]としている。

[0510] このようにして、復号装置200は、各スライスが包含する矩形領域を特定することができる。

[0511] [第4態様の効果]

第4態様によれば、符号化装置100は、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部を含めず省略することができるので、符号量を削減できる可能性がある。

[0512] [他の態様との組合せ]

なお、本態様は、本開示における他の態様の少なくとも一部と組み合わせ実施してもよい。また、本態様のフローチャートに記載の一部の処理、本態様の装置の一部の構成、本態様のシンタックスの一部などを他の態様と組み合わせ実施してもよい。

[0513] また、復号装置200における矩形スライス設定処理は、符号化装置100の矩形スライス設定処理においても同様に実施されてもよい。

[0514] また、本態様に記載したすべての構成要素は、いつも必要とは限らず、本

態様の一部の構成要素のみを備えていてもよい。

[0515] [第5態様]

以下の第5態様では、第3態様及び第4態様で説明した例と異なる例について説明する。

[0516] 図63は、実施の形態1の第5態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。図63には、図58Aまたは図58Bのようにピクチャを分割して符号化するためのPPSのシンタックスの一例が示されている。図63に示すPPSのシンタックスは、例えば図61に示されるPPSのシンタックスと比較して、ブリックによるタイル分割方法に関する情報が追加されている。

[0517] 本態様でも、符号化装置100は、ピクチャが複数のタイルに分割される場合、ピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知すればよい。より具体的には、符号化装置100は、対象のピクチャが単一のタイルで構成されるか否かに関する情報（例えば、図63に示すシンタックス例でもsingle_tile_in_pic_flagなど）をPPSに含める。そして、符号化装置100は、ピクチャが複数のタイルで構成される場合、タイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とをPPSに含める。これにより、符号化装置100は、対象のピクチャが単一のタイルで構成されるか否かに関する情報に応じてタイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知することができる。

[0518] なお、以下では、矩形スライスモードでは、タイルをブリックに分割するか否かを選択可能であるとしている。一方、ラスタスキャンスライスモードでは、常にタイルをブリックに分割しないとしている。

[0519] また、本態様では、符号化装置100は、ブリックによるタイル分割方法に関する情報をPPSに含めてもよい。ここで、ブリックによるタイル分割方法に関する情報としては、例えばピクチャ内のタイルがブリックにより分

割されることを許すか否かを示す情報及びスライス内のブリック数が必ず1つであるか否かを示す情報がある。図63に示す例では、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示すシンタックスは、例えばbrick_splitting_present_flagなどである。スライス内のブリック数が必ず1つであるか否かを示すシンタックスは、例えばsingle_brick_per_slice_flagなどである。

[0520] 符号化装置100は、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報が、許すことを示す場合、タイルごとにおけるブリックによる分割方法を示す情報をPPSに含めて通知する。

[0521] なお、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報が、許さないことを示すとする。そして、さらにスライス内のブリック数が必ず1つであるか否かを示す情報が、必ずしも1つではないことを示すとき、符号化装置100は、スライスの設定方法に関する情報としてスライスモードに関する情報をPPSに含めて通知する。スライスモードに関する情報示すシンタックスは、例えば図63に示すrect_slice_flagなどである。スライスモードに関する情報は、対象のピクチャにおけるスライスの設定方法が、矩形スライスモードであるかラスタスキャンスライスモードであることを示す。

[0522] 一方、条件を満たさないとき、すなわち、スライス内のブリック数が必ず1つであるか否かを示す情報が、必ず1つであることを示すとき、符号化装置100は、スライスモードに関する情報を省略し（PPSに含めず）、通知を省略してもよい。復号装置200は、スライスモードに関する情報が通知されない場合には、スライスモードに関する情報が常に1であり、対象のピクチャにおけるスライスの設定方法が矩形スライスモードであるとみなすようにしてもよい。

[0523] このようにして、符号化装置100は、矩形スライスモードでブリックによりタイルを分割する処理と、ラスタスキャンスライスモードの処理との排他制御を誤りなく実施することが可能になる。

[0524] 図64は、実施の形態1の第5態様に係る復号装置200がスライスデータの復号処理を行う際のスライスモード設定処理の一例を示すフローチャートである。図64では、復号装置200は、スライスモード設定処理として、PPSで通知されたスライスもしくはタイルの設定方法に関する情報またはブリックの設定方法に関する情報を参照しつつ、スライスモード（矩形スライスモードまたはラスタスキャンスライスモード）を特定する。

[0525] まず、復号装置200は、ビットストリームのピクチャパラメータセット（PPS）を取得し、取得したPPSを解析する（S71）。

[0526] 次に、復号装置200は、ピクチャ内のタイルがブリックにより分割されることを許すか否かを判定する（S72）。本態様では、復号装置200は、PPSを解析し、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報を確認する。図63に示される例では、復号装置200は、PPSに含まれるbrick_splitting_present_flagなどのシンタックスを解析することで、ピクチャ内のタイルがブリックにより分割されることを許すか否かを確認することができる。

[0527] ステップS72において、ピクチャ内のタイルがブリックにより分割されることを許さない場合（ステップS72で許さない）、復号装置200は、スライス内のブリック数が必ず1つであるか否かを判定する（S73）。本態様では、復号装置200は、PPSに含まれるピクチャ内のタイルがブリックにより分割されることを許すか否かを示すシンタックスが1でない場合に、PPSに含まれるスライス内のブリック数が必ず1つであるか否かを示すシンタックスを確認する。図63に示される例では、復号装置200は、PPSに含まれるsingle_brick_per_slice_flagなどのシンタックスを解析することで、スライス内のブリック数が必ず1つであるか否かを確認することができる。

[0528] ステップS73において、スライス内のブリック数が必ずしも1つでない場合（ステップS73でNo）、復号装置200は、PPSのスライスモードに関する情報に応じてスライスモードを設定する（S74）。本態様では

、復号装置200は、PPSに含まれるスライス内のブリック数が必ず1つであるか否かを示すシンタックスが1でない場合に、スライスモードをラストキャンスライスモードに設定する。

[0529] なお、ステップS72において、ピクチャ内のタイルがブリックにより分割されることを許す場合（ステップS72で許す）、復号装置200は、スライスモードを矩形スライスモードに設定する（S75）。本態様では、復号装置200は、PPSに含まれるピクチャ内のタイルがブリックにより分割されることを許すか否かを示すシンタックスが1である場合に、復号装置200は、スライスモードを矩形スライスモードに設定する。

[0530] また、ステップS73において、スライス内のブリック数が必ず1つである場合（ステップS73でYes）復号装置200は、スライスモードを矩形スライスモードに設定する（S75）。本態様では、復号装置200は、PPSに含まれるスライス内のブリック数が必ず1つであるか否かを示すシンタックスが1である場合に、復号装置200は、スライスモードを矩形スライスモードに設定する。

[0531] なお、復号装置200は、スライスモードを矩形スライスモードに設定する場合、例えば、図63のrect_slice_flagなどPPSにスライスモードに関する情報が省略され、通知されない場合もある。

[0532] [第5態様の効果]

第5態様によれば、符号化装置100は、ピクチャパラメータセットに、スライスモードに関する情報の一部を含めず省略することができるので、符号量を削減できる可能性がある。

[0533] [他の態様との組合せ]

なお、本態様は、本開示における他の態様の少なくとも一部と組み合わせて実施してもよい。また、本態様のフローチャートに記載の一部の処理、本態様の装置の一部の構成、本態様のシンタックスの一部などを他の態様と組み合わせて実施してもよい。

[0534] また、復号装置200におけるスライスモード設定処理は、符号化装置1

〇〇のスライスモード設定処理においても同様に実施されてもよい。

[0535] また、本態様に記載したすべての構成要素は、いつも必要とは限らず、本態様の一部の構成要素のみを備えていてもよい。

[0536] [第6態様]

以下の第6態様では、第5態様で説明した例と異なる例について説明する。

[0537] 図65は、実施の形態1の第6態様に係るピクチャを符号化する際に、ピクチャを分割して符号化するためのピクチャパラメータセット（PPS）のシンタックスの一例を示す図である。図65には、図58Aまたは図58Bのようにピクチャを分割して符号化するためのPPSのシンタックスの一例が示されている。

[0538] 本態様でも、符号化装置100は、ピクチャが複数のタイルに分割される場合、ピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知すればよい。より具体的には、符号化装置100は、対象のピクチャが単一のタイルで構成されるか否かに関する情報（例えば、図65に示すシンタックス例でもsingle_tile_in_pic_flagなど）をPPSに含める。そして、符号化装置100は、ピクチャが複数のタイルで構成される場合、タイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とをPPSに含める。これにより、符号化装置100は、対象のピクチャが単一のタイルで構成されるか否かに関する情報に応じてタイルまたはブリックによるピクチャの分割方法に関する情報とスライスの設定方法に関する情報とを通知することができる。

[0539] なお、以下でも、矩形スライスモードでは、タイルをブリックに分割するか否かを選択可能であるとしている。一方、ラスタスキャンスライスモードでは、常にタイルをブリックに分割しないとしている。

[0540] 本態様では、図65に示すように、対象のピクチャが単一のタイルで構成されるか否かに関する情報の後に、スライスモードに係る情報がPPSに含まれ、スライスモードに係る情報の後に、ブリックの分割に関する

情報がPPSに含まれている。つまり、符号化装置100は、ブリックの分割に関する情報をPPSに含めて通知するか否かを切り替えるため、ブリックの分割に関する情報に先だって、スライスモードに関する情報をPPSに含めて通知する。

[0541] ここで、スライスモードに関する情報としては、スライス内のブリック数が必ず1つであるか否かを示す情報とスライスモードに関する情報とがある。

[0542] 例えば、スライス内のブリック数が必ず1つであるか否かを示すシンタックスは、図65に示すsingle_brick_per_slice_flagなどである。スライスモードに関する情報を示すシンタックスは、例えば図65に示すrect_slice_flagなどである。スライスモードに関する情報は、対象のピクチャにおけるスライスの設定方法が、矩形スライスモードであるかラスタスキャンスライスモードであることを示す。

[0543] なお、符号化装置100は、スライスモードに関する情報を省略し（PPSに含めず）、通知を省略してもよい。復号装置200は、スライスモードに関する情報が通知されない場合には、スライスモードに関する情報が常に1であり、対象のピクチャにおけるスライスの設定方法が矩形スライスモードであるとみなすようにしてもよい。

[0544] また、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスモードである場合のみ、ブリックの分割に関する情報としてピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報をPPSに含めて通知してもよい。換言すると、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスでない（ラスタスキャンスライスモードである場合、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報を省略し（PPSに含めず）、通知を省略してもよい。なお、符号化装置100は、対象のピクチャにおけるスライスの設定方法が矩形スライスでない場合、ブリック分割を許さないことを示す情報をPPSに含めてもよい。これにより、復号装置200には、ブリ

ック分割を許さないで復号処理を行わせることができる。つまり、復号装置 200 は、ブリック分割を許さないブリック分割動作に設定され、復号処理を行う。

[0545] 本態様では、ブリックの分割に関する情報としては、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報と、各タイルをどのようにブリックで分割するかを示す情報とがある。図 65 に示す例では、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示すシンタックスは、brick_splitting_present_flag などである。各タイルをどのようにブリックで分割するかを示す情報には、例えば各タイルの分割有無及び分割サイズなどの各タイルのブリック分割方法がある。

[0546] なお、上述したように、符号化装置 100 は、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報を、矩形スライスモードの時のみ PPS に含めて通知し、ラスタスキャンモード時には省略して（PPS に含めず）通知しないようにしてもよい。復号装置 200 は、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報が通知されない場合、当該情報が常に 0 であり、ピクチャ内にブリックにより分割されるタイルは無いとみなすようにしてもよい。

[0547] このように、本態様では、符号化装置 100 は、符号化対象のピクチャを 2 つ以上のタイルに分割して当該ピクチャを符号化する際、分割したタイルの一部または 1 つ以上のタイルから構成されるスライスごとに符号化するとともに、当該スライスが矩形形状であるかを特定するためのスライスモードを示す情報をヘッダ情報に含める。また、符号化装置 100 は、矩形形状のスライスごとに符号化することで当該ピクチャを符号化する際、スライスモードとして矩形形状スライスモードを示す情報と矩形形状のスライスを構成するタイルの一部または 1 つ以上のタイルの設定方法に関する情報とをヘッダ情報に含めてもよい。また、符号化装置 100 は、矩形形状のスライスごとに符号化することで当該ピクチャを符号化する際、スライスモードとして矩形形状スライスモードを示す情報と、分割されたタイルがさらに複数の矩

形領域に分割されることを許す情報と、矩形形状のスライスを構成するタイルの一部または1つ以上のタイルの設定方法に関する情報とをヘッダ情報に含めてもよく、タイルの一部は、1以上の矩形領域からなる。また、符号化装置100は、分割した2つ以上のタイルをラスタ順に走査してスライスにまとめて、まとめたスライスごとに符号化することで、当該ピクチャを符号化する際、まとめたスライスごとに符号化するスライスモードを示す情報をヘッダ情報に含めてもよい。

[0548] 図66は、実施の形態1の第6態様に係る復号装置200がブリックデータの復号処理を行う際のブリック設定処理の一例を示すフローチャートである。図66では、復号装置200は、ブリック設定処理として、PPSで通知されたスライスもしくはタイルの設定方法に関する情報またはブリックの設定方法に関する情報を参照しつつ、各ブリックが包含する矩形領域を特定する。

[0549] まず、復号装置200は、ビットストリームのピクチャパラメータセット（PPS）を取得し、取得したPPSを解析する（S81）。

[0550] 次に、復号装置200は、復号対象のピクチャのスライスモードを確認する（S82）。本態様では、復号装置200は、PPSを解析し、スライスモードに関する情報を確認する。復号装置200は、例えば、PPSに含まれる`rect_slice_flag`などのシンタックスを解析することで、復号対象のピクチャのスライスモードが矩形スライスモードであるかラスタスキャンスライスモードであるかを確認することができる。

[0551] ステップS82において、復号対象のピクチャのスライスモードがラスタスキャンスライスモードである場合（ステップS82でラスタスキャン）、復号装置200は、全てのタイルをブリック分割なし（1タイル=1ブリック）に設定する（S83）。

[0552] 一方、ステップS82において、復号対象のピクチャのスライスモードが矩形スライスモードである場合（ステップS82で矩形）、復号装置200は、ピクチャ内のタイルがブリックにより分割されることを許すか否かを確認

認する（S 8 4）。本態様では、復号装置 2 0 0 は、P P S に含まれる brick_splitting_present_flag などのシンタックスを解析することで、ピクチャ内のタイルがブリックにより分割されることを許すか否かを確認することができる。

[0553] ステップ S 8 4 において、ピクチャ内のタイルがブリックにより分割されることを許されない場合（ステップ S 8 4 で許さない）、ステップ S 8 3 に進み、復号装置 2 0 0 は、全てのタイルをブリック分割なし（1 タイル=1 ブリック）に設定する。本態様では、復号装置 2 0 0 は、P P S を解析し、P P S に含まれる brick_splitting_present_flag などのシンタックスが 0 である場合、ピクチャ内のタイルはブリックにより分割されることを許さないと解釈し、全てのタイルをブリック分割なし（1 タイル=1 ブリック）に設定する。

[0554] 一方、ステップ S 8 4 において、ピクチャ内のタイルがブリックにより分割されることを許す場合（ステップ S 8 4 で許す）、復号装置 2 0 0 は、ピクチャ内のタイル数に関する情報に応じたループ処理の回数（ループ回数）を設定する（S 8 5）。本態様では、復号装置 2 0 0 は、P P S を解析し、P P S に含まれる brick_splitting_present_flag などのシンタックスが 1 である場合、ピクチャ内のタイルはブリックにより分割されることを許すと解釈する。そして、復号装置 2 0 0 は、例えば、水平方向のタイル分割数と垂直方向のタイル分割数の積などのピクチャ内のタイル数に関する情報に応じたループ回数を設定し、ループ処理を実行する。

[0555] 次に、ループ処理において、復号装置 2 0 0 は、ブリックの分割に関する情報に応じて各タイルのブリック分割方法を設定する（S 8 6）。本態様では、復号装置 2 0 0 は、例えば各タイルの分割有無及び分割サイズなどの各タイルのブリック分割方法を設定する。

[0556] [第 6 態様の効果]

第 6 態様によれば、符号化装置 1 0 0 は、ピクチャパラメータセットに、ブリックの設定方法に関する情報の一部を含めず省略することができるので

、符号量を削減できる可能性がある。

[0557] [他の態様との組合せ]

なお、本態様は、本開示における他の態様の少なくとも一部と組み合わせて実施してもよい。また、本態様のフローチャートに記載の一部の処理、本態様の装置の一部の構成、本態様のシンタックスの一部などを他の態様と組み合わせて実施してもよい。

[0558] また、復号装置 200 におけるブリック設定処理は、符号化装置 100 のブリック設定処理においても同様に実施されてもよい。

[0559] また、本態様に記載したすべての構成要素は、いつも必要とは限らず、本態様の一部の構成要素のみを備えていてもよい。

[0560] [符号化装置の実装例]

図 67 は、実施の形態 1 に係る符号化装置 100 の実装例を示すブロック図である。符号化装置 100 は、回路 160 及びメモリ 162 を備える。例えば、図 1 に示された符号化装置 100 の複数の構成要素は、図 67 に示された回路 160 及びメモリ 162 によって実装される。

[0561] 回路 160 は、情報処理を行う回路であり、メモリ 162 にアクセス可能な回路である。例えば、回路 160 は、動画像を符号化する専用又は汎用の電子回路である。回路 160 は、CPU のようなプロセッサであってもよい。また、回路 160 は、複数の電子回路の集合体であってもよい。また、例えば、回路 160 は、図 1 等 に示された符号化装置 100 の複数の構成要素のうち、情報を記憶するための構成要素を除く、複数の構成要素の役割を果たしてもよい。

[0562] メモリ 162 は、回路 160 が動画像を符号化するための情報が記憶される専用又は汎用のメモリである。メモリ 162 は、電子回路であってもよく、回路 160 に接続されていてもよい。また、メモリ 162 は、回路 160 に含まれていてもよい。また、メモリ 162 は、複数の電子回路の集合体であってもよい。また、メモリ 162 は、磁気ディスク又は光ディスク等であってもよいし、ストレージ又は記録媒体等と表現されてもよい。また、メモ

リ 1 6 2 は、不揮発性メモリでもよいし、揮発性メモリでもよい。

[0563] 例えば、メモリ 1 6 2 には、符号化される動画像が記憶されてもよいし、符号化された動画像に対応するビット列が記憶されてもよい。また、メモリ 1 6 2 には、回路 1 6 0 が動画像を符号化するためのプログラムが記憶されていてもよい。

[0564] また、例えば、メモリ 1 6 2 は、図 1 等に応示された符号化装置 1 0 0 の複数の構成要素のうち、情報を記憶するための構成要素の役割を果たしてもよい。具体的には、メモリ 1 6 2 は、図 1 に応示されたブロックメモリ 1 1 8 及びフレームメモリ 1 2 2 の役割を果たしてもよい。より具体的には、メモリ 1 6 2 には、再構成済みブロック及び再構成済みピクチャ等が記憶されてもよい。

[0565] なお、符号化装置 1 0 0 において、図 1 等に応示された複数の構成要素の全てが実装されなくてもよいし、上述された複数の処理の全てが行われなくてもよい。図 1 等に応示された複数の構成要素の一部は、他の装置に含まれていてもよいし、上述された複数の処理の一部は、他の装置によって実行されてもよい。そして、符号化装置 1 0 0 において、図 1 等に応示された複数の構成要素のうちの一部が実装され、上述された複数の処理の一部が行われることによって、インター予測モードでの予測処理が効率的に行われる。

[0566] 以下に、図 6 7 に応示された符号化装置 1 0 0 の動作例を示す。図 6 8 は、図 6 7 に応示された符号化装置 1 0 0 の動作例を示すフローチャートである。例えば、図 6 7 に応示された符号化装置 1 0 0 は、動画像を符号化する際、図 6 8 に応示された動作を行う。

[0567] 具体的には、符号化装置 1 0 0 の回路 1 6 0 は、動作において、以下の処理を行う。すなわち、まず、回路 1 6 0 は、符号化対象のピクチャを 2 つ以上のタイルに分割する（S 3 1 1）。次に、回路 1 6 0 は、ステップ S 3 1 1 で分割したタイルの一部または 1 つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、ピクチャを符号化し、回路 1 6 0 がピクチャを符号化する際、前記ピクチャの右下角に位置するスライスが占める

領域に関する情報をヘッダ情報に含めない（S 3 1 2）。なお、回路 1 6 0 は、ピクチャを符号化する際、他の領域に関する情報をヘッダ情報に含める。また、ステップ S 3 1 1 で分割したタイルの一部とは、分割された 2 以上のタイルに含まれるタイルの一部を意味する。

[0568] これにより、符号化装置 1 0 0 は、ピクチャパラメータセットに、スライスの設定方法に関する情報の一部を含めず省略することができるので、符号量を削減できる可能性がある。

[0569] [復号装置の実装例]

図 6 9 は、実施の形態 1 に係る復号装置 2 0 0 の実装例を示すブロック図である。復号装置 2 0 0 は、回路 2 6 0 及びメモリ 2 6 2 を備える。例えば、図 4 1 に示された復号装置 2 0 0 の複数の構成要素は、図 6 9 に示された回路 2 6 0 及びメモリ 2 6 2 によって実装される。

[0570] 回路 2 6 0 は、情報処理を行う回路であり、メモリ 2 6 2 にアクセス可能な回路である。例えば、回路 2 6 0 は、動画像を復号する専用又は汎用の電子回路である。回路 2 6 0 は、CPU のようなプロセッサであってもよい。また、回路 2 6 0 は、複数の電子回路の集合体であってもよい。また、例えば、回路 2 6 0 は、図 4 1 等 に示された復号装置 2 0 0 の複数の構成要素のうち、情報を記憶するための構成要素を除く、複数の構成要素の役割を果たしてもよい。

[0571] メモリ 2 6 2 は、回路 2 6 0 が動画像を復号するための情報が記憶される専用又は汎用のメモリである。メモリ 2 6 2 は、電子回路であってもよく、回路 2 6 0 に接続されていてもよい。また、メモリ 2 6 2 は、回路 2 6 0 に含まれていてもよい。また、メモリ 2 6 2 は、複数の電子回路の集合体であってもよい。また、メモリ 2 6 2 は、磁気ディスク又は光ディスク等であってもよいし、ストレージ又は記録媒体等と表現されてもよい。また、メモリ 2 6 2 は、不揮発性メモリでもよいし、揮発性メモリでもよい。

[0572] 例えば、メモリ 2 6 2 には、符号化された動画像に対応するビット列が記憶されてもよいし、復号されたビット列に対応する動画像が記憶されてもよ

い。また、メモリ 262 には、回路 260 が動画像を復号するためのプログラムが記憶されていてもよい。

[0573] また、例えば、メモリ 262 は、図 41 等 に示された復号装置 200 の複数の構成要素のうち、情報を記憶するための構成要素の役割を果たしてもよい。具体的には、メモリ 262 は、図 41 に示されたブロックメモリ 210 及びフレームメモリ 214 の役割を果たしてもよい。より具体的には、メモリ 262 には、再構成済みブロック及び再構成済みピクチャ等が記憶されてもよい。

[0574] なお、復号装置 200 において、図 41 等 に示された複数の構成要素の全てが実装されなくてもよいし、上述された複数の処理の全てが行われなくてもよい。図 41 等 に示された複数の構成要素の一部は、他の装置に含まれていてもよいし、上述された複数の処理の一部は、他の装置によって実行されてもよい。そして、復号装置 200 において、図 41 等 に示された複数の構成要素のうちの一部が実装され、上述された複数の処理の一部が行われることによって、動き補償が効率的に行われる。

[0575] 以下に、図 69 に示された復号装置 200 の動作例を示す。図 70 は、図 69 に示された復号装置 200 の動作例を示すフローチャートである。例えば、図 69 に示された復号装置 200 は、動画像を復号する際、図 70 に示された動作を行う。

[0576] 具体的には、復号装置 200 の回路 260 は、動作において、以下の処理を行う。すなわち、まず、回路 260 は、復号対象のピクチャを 2 つ以上のタイルに分割する (S411)。次に、回路 260 は、ステップ S411 で分割したタイルの一部または 1 つ以上のタイルから構成される矩形形状のスライスごとに復号することで、当該ピクチャを復号し、回路 260 が当該ピクチャを復号する際、当該ピクチャの右下角に位置するスライスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法で設定し、当該領域に関する情報は、ヘッダ情報に含まれていない (S412)。なお、回路 260 がピクチャを符号化する際、ヘッダ情報に他の領域に関する情報は含まれ

ている。

[0577] このように、復号装置200は、ピクチャパラメータセットに、スライス
の設定方法に関する情報の一部が含まれていなくても復号処理を行うことが
できる。よって、復号装置200は、取得するビットストリームの符号量を
削減できる可能性がある。

[0578] [補足]

また、本実施の形態における符号化装置100及び復号装置200は、そ
れぞれ、画像符号化装置及び画像復号装置として利用されてもよいし、動画
画像符号化装置及び動画画像復号装置として利用されてもよい。

[0579] また、本実施の形態において、各構成要素は、専用のハードウェアで構成
されるか、各構成要素に適したソフトウェアプログラムを実行することによ
って実現されてもよい。各構成要素は、CPU又はプロセッサなどのプログ
ラム実行部が、ハードディスク又は半導体メモリなどの記録媒体に記録され
たソフトウェアプログラムを読み出して実行することによって実現されても
よい。

[0580] 具体的には、符号化装置100及び復号装置200のそれぞれは、処理回
路（Processing Circuitry）と、当該処理回路に電氣
的に接続された、当該処理回路からアクセス可能な記憶装置（Storage）
とを備えていてもよい。例えば、処理回路は回路160又は260に対
応し、記憶装置はメモリ162又は262に対応する。

[0581] 処理回路は、専用のハードウェア及びプログラム実行部の少なくとも一方
を含み、記憶装置を用いて処理を実行する。また、記憶装置は、処理回路が
プログラム実行部を含む場合には、当該プログラム実行部により実行される
ソフトウェアプログラムを記憶する。

[0582] ここで、本実施の形態の符号化装置100又は復号装置200などを実現
するソフトウェアは、次のようなプログラムである。

[0583] すなわち、このプログラムは、コンピュータに、動画画像を符号化する符号
化方法であって、符号化対象のピクチャを2つ以上のタイルに分割し、分割

したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、ピクチャを符号化し、ピクチャを符号化する際、ピクチャの右下角に位置するスライスが占める領域に関する情報をヘッダ情報に含めない符号化方法を実行させてもよい。

[0584] あるいは、このプログラムは、動画像を復号する復号方法であって、復号対象のピクチャを2つ以上のタイルに分割し、分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに復号することで、ピクチャを復号し、当該ピクチャを復号する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法で設定し、当該領域に関する情報は、ヘッダ情報に含まれていない復号方法を、コンピュータに実行させてもよい。

[0585] また、各構成要素は、上述の通り、回路であってもよい。これらの回路は、全体として1つの回路を構成してもよいし、それぞれ別々の回路であってもよい。また、各構成要素は、汎用的なプロセッサで実現されてもよいし、専用のプロセッサで実現されてもよい。

[0586] また、特定の構成要素が実行する処理を別の構成要素が実行してもよい。また、処理を実行する順番が変更されてもよいし、複数の処理が並行して実行されてもよい。また、符号化復号装置が、符号化装置100及び復号装置200を備えていてもよい。

[0587] 説明に用いられた第1及び第2等の序数は、適宜、付け替えられてもよい。また、構成要素などに対して、序数が新たに与えられてもよいし、取り除かれてもよい。

[0588] 以上、符号化装置100及び復号装置200の態様について、実施の形態に基づいて説明したが、符号化装置100及び復号装置200の態様は、この実施の形態に限定されるものではない。本開示の趣旨を逸脱しない限り、当業者が思いつく各種変形を本実施の形態に施したものや、異なる実施の形態における構成要素を組み合わせて構築される形態も、符号化装置100及び復号装置200の態様の範囲内に含まれてもよい。

[0589] ここで開示された 1 以上の態様を本開示における他の態様の少なくとも一部と組み合わせて実施してもよい。また、ここで開示された 1 以上の態様のフローチャートに記載の一部の処理、装置の一部の構成、シンタックスの一部などを他の態様と組み合わせて実施してもよい。

[0590] (実施の形態 2)

以上の各実施の形態において、機能的又は作用的なブロックの各々は、通常、MPU (micro processing unit) 及びメモリ等によって実現可能である。また、機能ブロックの各々による処理は、ROM等の記録媒体に記録されたソフトウェア（プログラム）を読み出して実行するプロセッサなどのプログラム実行部として実現されてもよい。当該ソフトウェアは、配布されてもよい。当該ソフトウェアは、半導体メモリなどの様々な記録媒体に記録されてもよい。なお、各機能ブロックをハードウェア（専用回路）によって実現することも可能である。ハードウェア及びソフトウェアの様々な組み合わせが採用され得る。

[0591] 各実施の形態において説明した処理は、単一の装置（システム）を用いて集中処理することによって実現してもよく、又は、複数の装置を用いて分散処理することによって実現してもよい。また、上記プログラムを実行するプロセッサは、単数であってもよく、複数であってもよい。すなわち、集中処理を行ってもよく、又は分散処理を行ってもよい。

[0592] 本開示の態様は、以上の実施例に限定されることなく、種々の変更が可能であり、それらも本開示の態様の範囲内に包含される。

[0593] さらにここで、上記各実施の形態で示した動画像符号化方法（画像符号化方法）又は動画像復号化方法（画像復号方法）の応用例、及び、その応用例を実施する種々のシステムを説明する。このようなシステムは、画像符号化方法を用いた画像符号化装置、画像復号方法を用いた画像復号装置、又は、両方を備える画像符号化復号装置を有することを特徴としてもよい。このようなシステムの他の構成について、場合に応じて適切に変更することができる。

[0594] [使用例]

図 7 1 は、コンテンツ配信サービスを実現する適切なコンテンツ供給システム e x 1 0 0 の全体構成を示す図である。通信サービスの提供エリアを所望の大きさに分割し、各セル内にそれぞれ、図示された例における固定無線局である基地局 e x 1 0 6、e x 1 0 7、e x 1 0 8、e x 1 0 9、e x 1 1 0 が設置されている。

[0595] このコンテンツ供給システム e x 1 0 0 では、インターネット e x 1 0 1 に、インターネットサービスプロバイダ e x 1 0 2 又は通信網 e x 1 0 4、及び基地局 e x 1 0 6 ~ e x 1 1 0 を介して、コンピュータ e x 1 1 1、ゲーム機 e x 1 1 2、カメラ e x 1 1 3、家電 e x 1 1 4、及びスマートフォン e x 1 1 5 などの各機器が接続される。当該コンテンツ供給システム e x 1 0 0 は、上記のいずれかの装置を組合せて接続するようにしてもよい。種々の実施において、基地局 e x 1 0 6 ~ e x 1 1 0 を介さずに、各機器が電話網又は近距離無線等を介して直接的又は間接的に相互に接続されていてもよい。さらに、ストリーミングサーバ e x 1 0 3 は、インターネット e x 1 0 1 等を介して、コンピュータ e x 1 1 1、ゲーム機 e x 1 1 2、カメラ e x 1 1 3、家電 e x 1 1 4、及びスマートフォン e x 1 1 5 などの各機器と接続されてもよい。また、ストリーミングサーバ e x 1 0 3 は、衛星 e x 1 1 6 を介して、飛行機 e x 1 1 7 内のホットスポット内の端末等と接続されてもよい。

[0596] なお、基地局 e x 1 0 6 ~ e x 1 1 0 の代わりに、無線アクセスポイント又はホットスポット等が用いられてもよい。また、ストリーミングサーバ e x 1 0 3 は、インターネット e x 1 0 1 又はインターネットサービスプロバイダ e x 1 0 2 を介さずに直接通信網 e x 1 0 4 と接続されてもよいし、衛星 e x 1 1 6 を介さずに直接飛行機 e x 1 1 7 と接続されてもよい。

[0597] カメラ e x 1 1 3 はデジタルカメラ等の静止画撮影、及び動画撮影が可能な機器である。また、スマートフォン e x 1 1 5 は、2 G、3 G、3. 9 G、4 G、そして今後は 5 G と呼ばれる移動通信システムの方式に対応したス

スマートフォン機、携帯電話機、又はPHS（Personal Handy-phone System）等である。

[0598] 家電ex114は、冷蔵庫、又は家庭用燃料電池コージェネレーションシステムに含まれる機器等である。

[0599] コンテンツ供給システムex100では、撮影機能を有する端末が基地局ex106等を通じてストリーミングサーバex103に接続されることで、ライブ配信等が可能になる。ライブ配信では、端末（コンピュータex111、ゲーム機ex112、カメラex113、家電ex114、スマートフォンex115、及び飛行機ex117内の端末等）は、ユーザが当該端末を用いて撮影した静止画又は動画コンテンツに対して上記各実施の形態で説明した符号化処理を行ってもよく、符号化により得られた映像データと、映像に対応する音を符号化した音データと多重化してもよく、得られたデータをストリーミングサーバex103に送信してもよい。即ち、各端末は、本開示の一態様に係る画像符号化装置として機能する。

[0600] 一方、ストリーミングサーバex103は要求のあったクライアントに対して送信されたコンテンツデータをストリーム配信する。クライアントは、上記符号化処理されたデータを復号化することが可能な、コンピュータex111、ゲーム機ex112、カメラex113、家電ex114、スマートフォンex115、又は飛行機ex117内の端末等である。配信されたデータを受信した各機器は、受信したデータを復号化処理して再生してもよい。即ち、各機器は、本開示の一態様に係る画像復号装置として機能してもよい。

[0601] [分散処理]

また、ストリーミングサーバex103は複数のサーバ又は複数のコンピュータであって、データを分散して処理したり記録したり配信するものであってもよい。例えば、ストリーミングサーバex103は、CDN（Contents Delivery Network）により実現され、世界中に分散された多数のエッジサーバとエッジサーバ間をつなぐネットワークに

よりコンテンツ配信が実現されていてもよい。CDNでは、クライアントに応じて物理的に近いエッジサーバが動的に割り当てられ得る。そして、当該エッジサーバにコンテンツがキャッシュ及び配信されることで遅延を減らすことができる。また、いくつかのタイプのエラーが発生した場合又はトラフィックの増加などにより通信状態が変わる場合に複数のエッジサーバで処理を分散したり、他のエッジサーバに配信主体を切り替えたり、障害が生じたネットワークの部分を迂回して配信を続けることができるので、高速かつ安定した配信が実現できる。

[0602] また、配信自体の分散処理にとどまらず、撮影したデータの符号化処理を各端末で行ってもよいし、サーバ側で行ってもよいし、互いに分担して行ってもよい。一例として、一般に符号化処理では、処理ループが2度行われる。1度目のループでフレーム又はシーン単位での画像の複雑さ、又は、符号量が検出される。また、2度目のループでは画質を維持して符号化効率を向上させる処理が行われる。例えば、端末が1度目の符号化処理を行い、コンテンツを受け取ったサーバ側が2度目の符号化処理を行うことで、各端末での処理負荷を減らしつつもコンテンツの質と効率を向上させることができる。この場合、ほぼリアルタイムで受信して復号する要求があれば、端末が行った一度目の符号化済みデータを他の端末で受信して再生することもできるので、より柔軟なリアルタイム配信も可能になる。

[0603] 他の例として、カメラex113等は、画像から特徴量（特徴又は特性の量）を抽出し、特徴量に関するデータをメタデータとして圧縮してサーバに送信する。サーバは、例えば特徴量からオブジェクトの重要性を判断して量子化精度を切り替えるなど、画像の意味（又は内容の重要性）に応じた圧縮を行う。特徴量データはサーバでの再度の圧縮時の動きベクトル予測の精度及び効率向上に特に有効である。また、端末でVLC（可変長符号化）などの簡易的な符号化を行い、サーバでCABAC（コンテキスト適応型二値算術符号化方式）など処理負荷の大きな符号化を行ってもよい。

[0604] さらに他の例として、スタジアム、ショッピングモール、又は工場などに

においては、複数の端末によりほぼ同一のシーンが撮影された複数の映像データが存在する場合がある。この場合には、撮影を行った複数の端末と、必要に応じて撮影をしていない他の端末及びサーバを用いて、例えばGOP (Group of Picture) 単位、ピクチャ単位、又はピクチャを分割したタイル単位などで符号化処理をそれぞれ割り当てて分散処理を行う。これにより、遅延を減らし、よりリアルタイム性を実現できる。

[0605] 複数の映像データはほぼ同一シーンであるため、各端末で撮影された映像データを互いに参照し合えるように、サーバで管理及び／又は指示をしてもよい。また、各端末からの符号化済みデータを、サーバが受信し複数のデータ間で参照関係を変更、又はピクチャ自体を補正或いは差し替えて符号化しなおしてもよい。これにより、一つ一つのデータの質と効率を高めたストリームを生成できる。

[0606] さらに、サーバは、映像データの符号化方式を変更するトランスコードを行ったうえで映像データを配信してもよい。例えば、サーバは、MPEG系の符号化方式をVP系（例えばVP9）に変換してもよいし、H. 264をH. 265に変換等してもよい。

[0607] このように、符号化処理は、端末、又は1以上のサーバにより行うことが可能である。よって、以下では、処理を行う主体として「サーバ」又は「端末」等の記載を用いるが、サーバで行われる処理の一部又は全てが端末で行われてもよいし、端末で行われる処理の一部又は全てがサーバで行われてもよい。また、これらに関しては、復号処理についても同様である。

[0608] [3D、マルチアングル]

互いにほぼ同期した複数のカメラex113及び／又はスマートフォンex115などの端末により撮影された異なるシーン、又は、同一シーンを異なるアングルから撮影した画像或いは映像を統合して利用することが増えてきている。各端末で撮影した映像は、別途取得した端末間の相対的な位置関係、又は、映像に含まれる特徴点が一致する領域などに基づいて統合され得る。

- [0609] サーバは、2次元の動画像を符号化するだけでなく、動画像のシーン解析などに基づいて自動的に、又は、ユーザが指定した時刻において、静止画を符号化し、受信端末に送信してもよい。サーバは、さらに、撮影端末間の相対的な位置関係を取得できる場合には、2次元の動画像だけでなく、同一シーンが異なるアングルから撮影された映像に基づき、当該シーンの3次元形状を生成できる。サーバは、ポイントクラウドなどにより生成した3次元のデータを別途符号化してもよいし、3次元データを用いて人物又はオブジェクトを認識或いは追跡した結果に基づいて、受信端末に送信する映像を、複数の端末で撮影した映像から、選択、又は、再構成して生成してもよい。
- [0610] このようにして、ユーザは、各撮影端末に対応する各映像を任意に選択してシーンを楽しむこともできるし、複数画像又は映像を用いて再構成された3次元データから選択視点の映像を切り出したコンテンツを楽しむこともできる。さらに、映像と共に、音も複数の相異なるアングルから収録され、サーバは、特定のアングル又は空間からの音に対応する映像と多重化して、多重化された映像と音とを送信してもよい。
- [0611] また、近年ではVirtual Reality (VR) 及びAugmented Reality (AR) など、現実世界と仮想世界とを対応付けたコンテンツも普及してきている。VRの画像の場合、サーバは、右目用及び左目用の視点画像をそれぞれ作成し、Multi-View Coding (MVC) などにより各視点映像間で参照を許容する符号化を行ってもよいし、互いに参照せずに別ストリームとして符号化してもよい。別ストリームの復号時には、ユーザの視点に応じて仮想的な3次元空間が再現されるように互いに同期させて再生するとよい。
- [0612] ARの画像の場合には、サーバは、現実空間のカメラ情報に、仮想空間上の仮想物体情報を、3次元的位置又はユーザの視点の動きに基づいて重畳してもよい。復号装置は、仮想物体情報及び3次元データを取得又は保持し、ユーザの視点の動きに応じて2次元画像を生成し、スムーズにつなげることで重畳データを作成してもよい。または、復号装置は仮想物体情報の依頼に

加えてユーザの視点の動きをサーバに送信してもよい。サーバは、サーバに保持される3次元データから受信した視点の動きに合わせて重畳データを作成し、重畳データを符号化して復号装置に配信してもよい。なお、重畳データは、典型的には、RGB以外に透過度を示す α 値を有し、サーバは、3次元データから作成されたオブジェクト以外の部分の α 値が0などに設定し、当該部分が透過する状態で、符号化してもよい。もしくは、サーバは、クロマキーのように所定の値のRGB値を背景に設定し、オブジェクト以外の部分は背景色にしたデータを生成してもよい。所定の値のRGB値は、予め定められていてもよい。

[0613] 同様に配信されたデータの復号処理はクライアント（例えば、端末）で行っても、サーバ側で行ってもよいし、互いに分担して行ってもよい。一例として、ある端末が、一旦サーバに受信リクエストを送り、そのリクエストに応じたコンテンツを他の端末で受信し復号処理を行い、ディスプレイを有する装置に復号済みの信号が送信されてもよい。通信可能な端末自体の性能によらず処理を分散して適切なコンテンツを選択することで画質のよいデータを再生することができる。また、他の例として大きなサイズの画像データをTV等で受信しつつ、鑑賞者の個人端末にピクチャが分割されたタイルなど一部の領域が復号されて表示されてもよい。これにより、全体像を共有化しつつ、自身の担当分野又はより詳細に確認したい領域を手元で確認することができる。

[0614] 屋内外の近距離、中距離、又は長距離の無線通信が複数使用可能な状況下で、MPEG-DASHなどの配信システム規格を利用して、シームレスにコンテンツを受信することが可能かもしれない。ユーザは、ユーザの端末、屋内外に配置されたディスプレイなどの復号装置又は表示装置を自由に選択しながらリアルタイムで切り替えてもよい。また、自身の位置情報などを用いて、復号する端末及び表示する端末を切り替えながら復号を行うことができる。これにより、ユーザが目的地へ移動している間に、表示可能なデバイスが埋め込まれた隣の建物の壁面又は地面の一部に情報をマップ及び表示す

ることが可能になる。また、符号化データが受信端末から短時間でアクセスできるサーバにキャッシュされている、又は、コンテンツ・デリバリー・サービスにおけるエッジサーバにコピーされている、などの、ネットワーク上での符号化データへのアクセス容易性に基づいて、受信データのビットレートを切り替えることも可能である。

[0615] [スケーラブル符号化]

コンテンツの切り替えに関して、図72に示す、上記各実施の形態で示した動画像符号化方法を応用して圧縮符号化されたスケーラブルなストリームを用いて説明する。サーバは、個別のストリームとして内容は同じで質の異なるストリームを複数有していても構わないが、図示するようにレイヤに分けて符号化を行うことで実現される時間的／空間的スケーラブルなストリームの特徴を活かして、コンテンツを切り替える構成であってもよい。つまり、復号側が性能という内的要因と通信帯域の状態などの外的要因とに応じてどのレイヤを復号するかを決定することで、復号側は、低解像度のコンテンツと高解像度のコンテンツとを自由に切り替えて復号できる。例えばユーザが移動中にスマートフォンex115で視聴していた映像の続きを、例えば帰宅後にインターネットTV等の機器で視聴したい場合には、当該機器は、同じストリームを異なるレイヤまで復号すればよいので、サーバ側の負担を軽減できる。

[0616] さらに、上記のように、レイヤ毎にピクチャが符号化されており、ベースレイヤの上位のエンハンスメントレイヤでスケーラビリティを実現する構成以外に、エンハンスメントレイヤが画像の統計情報などに基づくメタ情報を含んでいてもよい。復号側が、メタ情報に基づきベースレイヤのピクチャを超解像することで高画質化したコンテンツを生成してもよい。超解像は、解像度を維持及び／又は拡大しつつ、SN比を向上してもよい。メタ情報は、超解像処理に用いるような線形或いは非線形のフィルタ係数を特定するための情報、又は、超解像処理に用いるフィルタ処理、機械学習或いは最小2乗演算におけるパラメータ値を特定する情報などを含む。

[0617] または、画像内のオブジェクトなどの意味合いに応じてピクチャがタイル等に分割される構成が提供されてもよい。復号側が、復号するタイルを選択することで一部の領域だけを復号する。さらに、オブジェクトの属性（人物、車、ボールなど）と映像内の位置（同一画像における座標位置など）とをメタ情報として格納することで、復号側は、メタ情報に基づいて所望のオブジェクトの位置を特定し、そのオブジェクトを含むタイルを決定できる。例えば、図73に示すように、メタ情報は、HEVCにおけるSEI (supplemental enhancement information) メッセージなど、画素データとは異なるデータ格納構造を用いて格納されてもよい。このメタ情報は、例えば、メインオブジェクトの位置、サイズ、又は色彩などを示す。

[0618] ストリーム、シーケンス又はランダムアクセス単位など、複数のピクチャから構成される単位でメタ情報が格納されてもよい。復号側は、特定人物が映像内に出現する時刻などを取得でき、ピクチャ単位の情報と時間情報を合わせることで、オブジェクトが存在するピクチャを特定でき、ピクチャ内のオブジェクトの位置を決定できる。

[0619] [Webページの最適化]

図74は、コンピュータex111等におけるwebページの表示画面例を示す図である。図75は、スマートフォンex115等におけるwebページの表示画面例を示す図である。図74及び図75に示すようにwebページが、画像コンテンツへのリンクであるリンク画像を複数含む場合があり、閲覧するデバイスによってその見え方は異なってもよい。画面上に複数のリンク画像が見える場合には、ユーザが明示的にリンク画像を選択するまで、又は画面の中央付近にリンク画像が近付く或いはリンク画像の全体が画面内に入るまで、表示装置（復号装置）は、リンク画像として各コンテンツが有する静止画又は1ピクチャを表示してもよいし、複数の静止画又は1ピクチャ等でgifアニメのような映像を表示してもよいし、ベースレイヤのみを受信し、映像を復号及び表示してもよい。

[0620] ユーザによりリンク画像が選択された場合、表示装置は、例えばベースレイヤを最優先にしつつ復号を行う。なお、webページを構成するHTMLにスケーラブルなコンテンツであることを示す情報があれば、表示装置は、エンハンスメントレイヤまで復号してもよい。さらに、リアルタイム性を担保するために、選択される前又は通信帯域が非常に厳しい場合には、表示装置は、前方参照のピクチャ（Iピクチャ、Pピクチャ、前方参照のみのBピクチャ）のみを復号及び表示することで、先頭ピクチャの復号時刻と表示時刻との間の遅延（コンテンツの復号開始から表示開始までの遅延）を低減できる。またさらに、表示装置は、ピクチャの参照関係を敢えて無視して、全てのBピクチャ及びPピクチャを前方参照にして粗く復号し、時間が経ち受信したピクチャが増えるにつれて正常の復号を行ってもよい。

[0621] [自動走行]

また、車の自動走行又は走行支援のため2次元又は3次元の地図情報などのような静止画又は映像データを送受信する場合、受信端末は、1以上のレイヤに属する画像データに加えて、メタ情報として天候又は工事の情報なども受信し、これらに対応付けて復号してもよい。なお、メタ情報は、レイヤに属してもよいし、単に画像データと多重化されてもよい。

[0622] この場合、受信端末を含む車、ドローン又は飛行機などが移動するため、受信端末は、当該受信端末の位置情報を送信することで、基地局e x 1 0 6 ~ e x 1 1 0を切り替えながらシームレスな受信及び復号の実行を実現できる。また、受信端末は、ユーザの選択、ユーザの状況及び／又は通信帯域の状態に応じて、メタ情報をどの程度受信するか、又は地図情報をどの程度更新していくかを動的に切り替えることが可能になる。

[0623] コンテンツ供給システムe x 1 0 0では、ユーザが送信した符号化された情報をリアルタイムでクライアントが受信して復号し、再生することができる。

[0624] [個人コンテンツの配信]

また、コンテンツ供給システムe x 1 0 0では、映像配信業者による高画

質で長時間のコンテンツのみならず、個人による低画質で短時間のコンテンツのユニキャスト、又はマルチキャスト配信が可能である。このような個人のコンテンツは今後も増加していくと考えられる。個人コンテンツをより優れたコンテンツにするために、サーバは、編集処理を行ってから符号化処理を行ってもよい。これは、例えば、以下のような構成を用いて実現できる。

[0625] 撮影時にリアルタイム又は蓄積して撮影後に、サーバは、原画データ又は符号化済みデータから撮影エラー、シーン探索、意味の解析、及びオブジェクト検出などの認識処理を行う。そして、サーバは、認識結果に基づいて手動又は自動で、ピントずれ又は手ブレなどを補正したり、明度が他のピクチャに比べて低い又は焦点が合っていないシーンなどの重要性の低いシーンを削除したり、オブジェクトのエッジを強調したり、色合いを変化させるなどの編集を行う。サーバは、編集結果に基づいて編集後のデータを符号化する。また撮影時刻が長すぎると視聴率が下がることも知られており、サーバは、撮影時間に応じて特定の時間範囲内のコンテンツになるように上記のように重要性が低いシーンのみならず動きが少ないシーンなどを、画像処理結果に基づき自動でクリップしてもよい。または、サーバは、シーンの意味解析の結果に基づいてダイジェストを生成して符号化してもよい。

[0626] 個人コンテンツには、そのままでは著作権、著作者人格権、又は肖像権等の侵害となるものが写り込んでいるケースもあり、共有する範囲が意図した範囲を超えてしまうなど個人にとって不都合な場合もある。よって、例えば、サーバは、画面の周辺部の人の顔、又は家の中などを敢えて焦点が合わない画像に変更して符号化してもよい。さらに、サーバは、符号化対象画像内に、予め登録した人物とは異なる人物の顔が映っているかどうかを認識し、映っている場合には、顔の部分にモザイクをかけるなどの処理を行ってもよい。または、符号化の前処理又は後処理として、著作権などの観点からユーザが画像を加工したい人物又は背景領域を指定してもよい。サーバは、指定された領域を別の映像に置き換える、又は焦点をぼかすなどの処理を行ってもよい。人物であれば、動画像において人物をトラッキングして、人物の顔

の部分の映像を置き換えることができる。

[0627] データ量の小さい個人コンテンツの視聴はリアルタイム性の要求が強いため、帯域幅にもよるが、復号装置は、まずベースレイヤを最優先で受信して復号及び再生を行ってもよい。復号装置は、この間にエンハンスメントレイヤを受信し、再生がループされる場合など2回以上再生される場合に、エンハンスメントレイヤも含めて高画質の映像を再生してもよい。このようにスケーラブルな符号化が行われているストリームであれば、未選択時又は見始めた段階では粗い動画だが、徐々にストリームがスマートになり画像がよくなるような体験を提供することができる。スケーラブル符号化以外にも、1回目に再生される粗いストリームと、1回目の動画を参照して符号化される2回目のストリームとが1つのストリームとして構成されていても同様の体験を提供できる。

[0628] [その他の実施応用例]

また、これらの符号化又は復号処理は、一般的に各端末が有するLSIex500において処理される。LSI (large scale integration circuitry) ex500 (図71参照) は、ワンチップであっても複数チップからなる構成であってもよい。なお、動画像符号化又は復号用のソフトウェアをコンピュータex111等で読み取り可能な何らかの記録メディア (CD-ROM、フレキシブルディスク、又はハードディスクなど) に組み込み、そのソフトウェアを用いて符号化又は復号処理を行ってもよい。さらに、スマートフォンex115がカメラ付きである場合には、そのカメラで取得した動画データを送信してもよい。このときの動画データはスマートフォンex115が有するLSIex500で符号化処理されたデータであってもよい。

[0629] なお、LSIex500は、アプリケーションソフトをダウンロードしてアクティベートする構成であってもよい。この場合、端末は、まず、当該端末がコンテンツの符号化方式に対応しているか、又は、特定サービスの実行能力を有するかを判定する。端末がコンテンツの符号化方式に対応していな

い場合、又は、特定サービスの実行能力を有さない場合、端末は、コーデック又はアプリケーションソフトをダウンロードし、その後、コンテンツ取得及び再生してもよい。

[0630] また、インターネット $e \times 101$ を介したコンテンツ供給システム $e \times 100$ に限らず、デジタル放送用システムにも上記各実施の形態の少なくとも動画像符号化装置（画像符号化装置）又は動画像復号化装置（画像復号装置）のいずれかを組み込むことができる。衛星などを利用して放送用の電波に映像と音が多重化された多重化データを載せて送受信するため、コンテンツ供給システム $e \times 100$ のユニキャストがし易い構成に対してマルチキャスト向きであるという違いがあるが符号化処理及び復号処理に関しては同様の応用が可能である。

[0631] [ハードウェア構成]

図76は、図71に示されたスマートフォン $e \times 115$ のさらに詳細を示す図である。また、図77は、スマートフォン $e \times 115$ の構成例を示す図である。スマートフォン $e \times 115$ は、基地局 $e \times 110$ との間で電波を送受信するためのアンテナ $e \times 450$ と、映像及び静止画を撮ることが可能なカメラ部 $e \times 465$ と、カメラ部 $e \times 465$ で撮像した映像、及びアンテナ $e \times 450$ で受信した映像等が復号されたデータを表示する表示部 $e \times 458$ とを備える。スマートフォン $e \times 115$ は、さらに、タッチパネル等である操作部 $e \times 466$ と、音声又は音響を出力するためのスピーカ等である音声出力部 $e \times 457$ と、音声を入力するためのマイク等である音声入力部 $e \times 456$ と、撮影した映像或いは静止画、録音した音声、受信した映像或いは静止画、メール等の符号化されたデータ、又は、復号化されたデータを保存可能なメモリ部 $e \times 467$ と、ユーザを特定し、ネットワークをはじめ各種データへのアクセスの認証をするためのSIM $e \times 468$ とのインタフェース部であるスロット部 $e \times 464$ とを備える。なお、メモリ部 $e \times 467$ の代わりに外付けメモリが用いられてもよい。

[0632] 表示部 $e \times 458$ 及び操作部 $e \times 466$ 等を統括的に制御し得る主制御部

e x 4 6 0 と、電源回路部 e x 4 6 1、操作入力制御部 e x 4 6 2、映像信号処理部 e x 4 5 5、カメラインタフェース部 e x 4 6 3、ディスプレイ制御部 e x 4 5 9、変調／復調部 e x 4 5 2、多重／分離部 e x 4 5 3、音声信号処理部 e x 4 5 4、スロット部 e x 4 6 4、及びメモリ部 e x 4 6 7 とが同期バス e x 4 7 0 を介して接続されている。

[0633] 電源回路部 e x 4 6 1 は、ユーザの操作により電源キーがオン状態にされると、スマートフォン e x 1 1 5 を動作可能な状態に起動し、バッテリーパックから各部に対して電力を供給する。

[0634] スマートフォン e x 1 1 5 は、CPU、ROM 及び RAM 等を有する主制御部 e x 4 6 0 の制御に基づいて、通話及データ通信等の処理を行う。通話時は、音声入力部 e x 4 5 6 で収音した音声信号を音声信号処理部 e x 4 5 4 でデジタル音声信号に変換し、変調／復調部 e x 4 5 2 でスペクトラム拡散処理を施し、送信／受信部 e x 4 5 1 でデジタルアナログ変換処理及び周波数変換処理を施し、その結果の信号を、アンテナ e x 4 5 0 を介して送信する。また受信データを増幅して周波数変換処理及びアナログデジタル変換処理を施し、変調／復調部 e x 4 5 2 でスペクトラム逆拡散処理し、音声信号処理部 e x 4 5 4 でアナログ音声信号に変換した後、これを音声出力部 e x 4 5 7 から出力する。データ通信モード時は、本体部の操作部 e x 4 6 6 等の操作に基づいてテキスト、静止画、又は映像データが操作入力制御部 e x 4 6 2 を介して主制御部 e x 4 6 0 の制御下で送出され得る。同様の送受信処理が行われる。データ通信モード時に映像、静止画、又は映像と音声を送信する場合、映像信号処理部 e x 4 5 5 は、メモリ部 e x 4 6 7 に保存されている映像信号又はカメラ部 e x 4 6 5 から入力された映像信号を上記各実施の形態で示した動画像符号化方法によって圧縮符号化し、符号化された映像データを多重／分離部 e x 4 5 3 に送出する。音声信号処理部 e x 4 5 4 は、映像又は静止画をカメラ部 e x 4 6 5 で撮像中に音声入力部 e x 4 5 6 で収音した音声信号を符号化し、符号化された音声データを多重／分離部 e x 4 5 3 に送出する。多重／分離部 e x 4 5 3 は、符号化済み映像データ

と符号化済み音声データを所定の方式で多重化し、変調／復調部（変調／復調回路部）e x 4 5 2、及び送信／受信部 e x 4 5 1 で変調処理及び変換処理を施してアンテナ e x 4 5 0 を介して送信する。所定の方式は、予め定められていてもよい。

[0635] 電子メール又はチャットに添付された映像、又はウェブページにリンクされた映像を受信した場合等において、アンテナ e x 4 5 0 を介して受信された多重化データを復号するために、多重／分離部 e x 4 5 3 は、多重化データを分離することにより、多重化データを映像データのビットストリームと音声データのビットストリームとに分け、同期バス e x 4 7 0 を介して符号化された映像データを映像信号処理部 e x 4 5 5 に供給するとともに、符号化された音声データを音声信号処理部 e x 4 5 4 に供給する。映像信号処理部 e x 4 5 5 は、上記各実施の形態で示した動画像符号化方法に対応した動画像復号化方法によって映像信号を復号し、ディスプレイ制御部 e x 4 5 9 を介して表示部 e x 4 5 8 から、リンクされた動画像ファイルに含まれる映像又は静止画が表示される。音声信号処理部 e x 4 5 4 は、音声信号を復号し、音声出力部 e x 4 5 7 から音声が出力される。リアルタイムストリーミングがますます普及しだしているため、ユーザの状況によっては音声の再生が社会的にふさわしくないこともあり得る。そのため、初期値としては、音声信号は再生せず映像データのみを再生する構成の方が望ましく、ユーザが映像データをクリックするなど操作を行った場合にのみ音声を同期して再生してもよい。

[0636] またここではスマートフォン e x 1 1 5 を例に説明したが、端末としては符号化器及び復号化器を両方持つ送受信型端末の他に、符号化器のみを有する送信端末、及び、復号化器のみを有する受信端末という他の実装形式が考えられる。デジタル放送用システムにおいて、映像データに音声データが多重化された多重化データを受信又は送信するとして説明した。ただし、多重化データには、音声データ以外に映像に関連する文字データなどが多重化されてもよい。また、多重化データではなく映像データ自体が受信又は送信さ

れてもよい。

[0637] なお、CPUを含む主制御部 460 が符号化又は復号処理を制御するとして説明したが、種々の端末はGPUを備えることも多い。よって、CPUとGPUで共通化されたメモリ、又は共通に使用できるようにアドレスが管理されているメモリにより、GPUの性能を活かして広い領域を一括して処理する構成でもよい。これにより符号化時間を短縮でき、リアルタイム性を確保し、低遅延を実現できる。特に動き探索、デブロックフィルタ、SAO (Sample Adaptive Offset)、及び変換・量子化の処理を、CPUではなく、GPUでピクチャなどの単位で一括して行うと効率的である。

産業上の利用可能性

[0638] 本開示は、例えば、テレビジョン受像機、デジタルビデオレコーダー、カーナビゲーション、携帯電話、デジタルカメラ、デジタルビデオカメラ、テレビ会議システム、又は、電子ミラー等に利用可能である。

符号の説明

[0639] 100 符号化装置
 102 分割部
 104 減算部
 106 変換部
 108 量子化部
 110 エントロピー符号化部
 112、204 逆量子化部
 114、206 逆変換部
 116、208 加算部
 118、210 ブロックメモリ
 120、212 ループフィルタ部
 122、214 フレームメモリ
 124、216 イントラ予測部

126、218 インター予測部
128、220 予測制御部
200 復号装置
202 エントロピー復号部
1201 境界判定部
1202、1204、1206 スイッチ
1203 フィルタ判定部
1205 フィルタ処理部
1207 フィルタ特性決定部
1208 処理判定部
a1、b1 プロセッサ
a2、b2 メモリ

請求の範囲

- [請求項1] 動画像を符号化する符号化装置であって、
回路と、
前記回路に接続されたメモリと、を備え、
前記回路は、動作において、
符号化対象のピクチャを2つ以上のタイルに分割し、
分割したタイルの一部または1つ以上のタイルから構成される矩形
形状のスライスごとに符号化することで、前記ピクチャを符号化し、
前記ピクチャを符号化する際、前記ピクチャの右下角に位置するス
ライスが占める領域に関する情報をヘッダ情報に含めない、
符号化装置。
- [請求項2] 前記領域に関する情報は、前記スライスの右下角の位置を示す情報
である、
請求項1に記載の符号化装置。
- [請求項3] 前記領域に関する情報は、前記スライスの左上角の位置及び右下角
の位置を示す情報である、
請求項1に記載の符号化装置。
- [請求項4] 前記領域に関する情報は、シンタックスで表される情報である、
請求項1～3のいずれか1項に記載の符号化装置。
- [請求項5] 前記回路は、前記動作において、
前記ピクチャを符号化する際、前記ピクチャの先頭に位置するスラ
イスの左上角の位置情報を、前記ピクチャの左上角の位置を示す情報
としてヘッダ情報に含める、
請求項1～4のいずれか1項に記載の符号化装置。
- [請求項6] 動画像を復号する復号装置であって、
回路と、
前記回路に接続されたメモリと、を備え、
前記回路は、動作において、

復号対象のピクチャを2つ以上のタイルに分割し、

分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに復号することで、前記ピクチャを復号し、

前記ピクチャを復号する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法で設定し、

前記領域に関する情報は、前記ヘッダ情報に含まれていない、
復号装置。

[請求項7] 前記領域に関する情報は、前記スライスの右下角の位置を示す情報である、

請求項6に記載の復号装置。

[請求項8] 前記領域に関する情報は、前記スライスの左上角の位置及び右下角の位置を示す情報である、

請求項6に記載の復号装置。

[請求項9] 前記領域に関する情報は、シンタックスで表される情報である、
請求項6～8のいずれか1項に記載の復号装置。

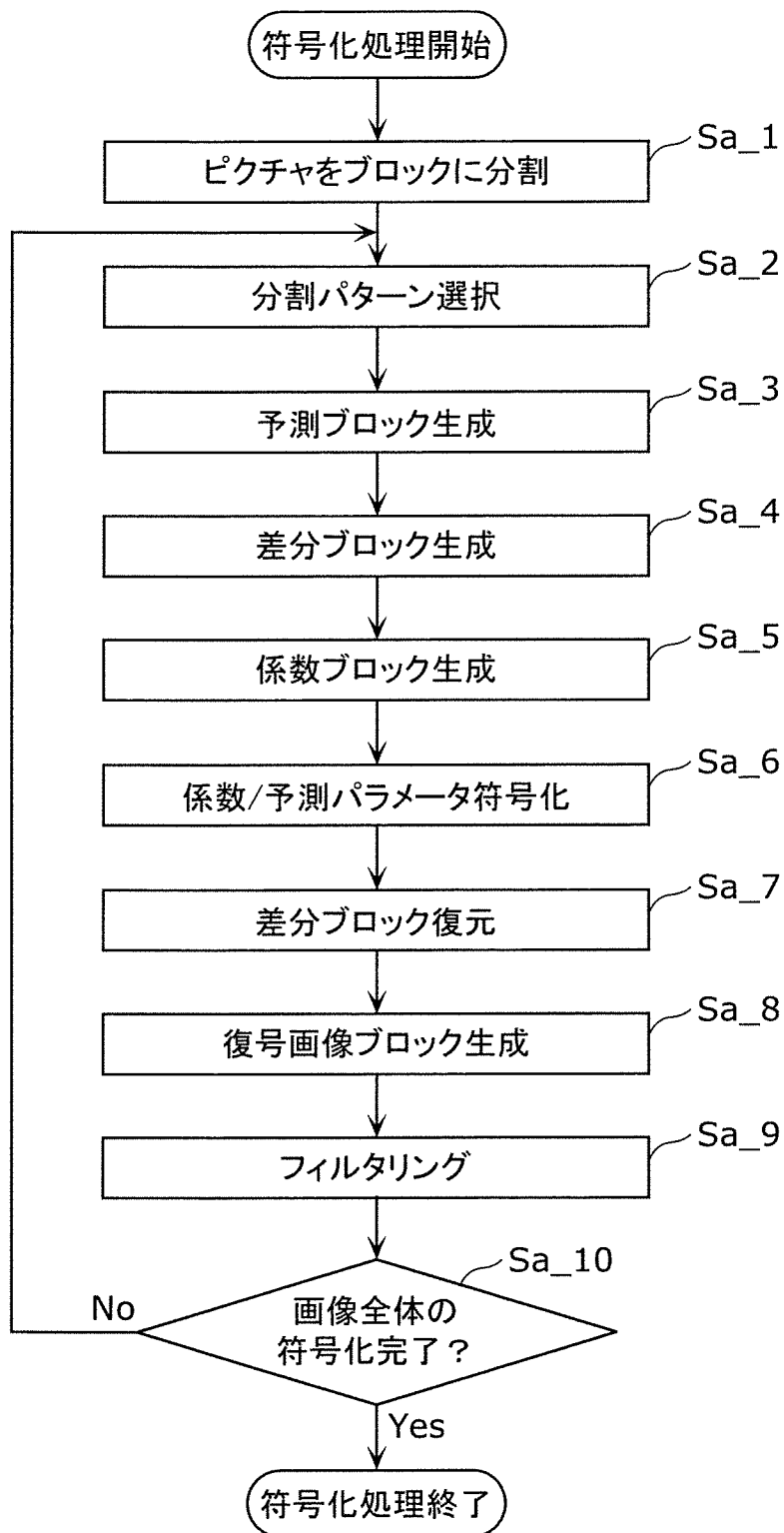
[請求項10] 前記回路は、前記動作において、
前記ピクチャを復号する際、前記ピクチャの先頭に位置するスライスの左上角の位置情報を、ヘッダ情報に含まれる前記ピクチャの左上角の位置を示す情報から復号する、

請求項6～9のいずれか1項に記載の復号装置。

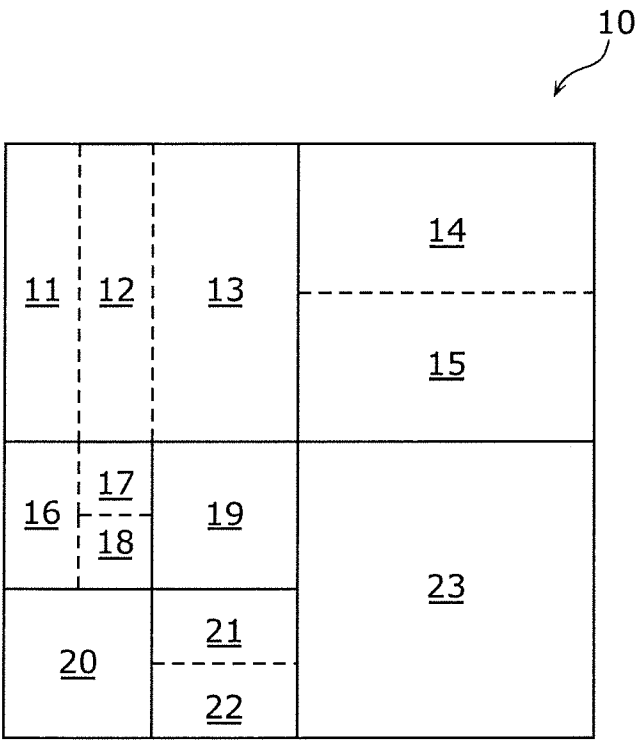
[請求項11] 動画像を符号化する符号化方法であって、
符号化対象のピクチャを2つ以上のタイルに分割し、
分割したタイルの一部または1つ以上のタイルから構成される矩形形状のスライスごとに符号化することで、前記ピクチャを符号化し、
前記ピクチャを符号化する際、前記ピクチャの右下角に位置するスライスが占める領域に関する情報をヘッダ情報に含めない、
符号化方法。

[請求項12] 動画像を復号する復号方法であって、
 復号対象のピクチャを2つ以上のタイルに分割し、
 分割したタイルの一部または1つ以上のタイルから構成される矩形
 形状のスライスごとに復号することで、前記ピクチャを復号し、
 前記ピクチャを復号する際、前記ピクチャの右下角に位置するスラ
 イスが占める領域に関する情報を、ヘッダ情報を用いない所定の方法
 で設定し、
 前記領域に関する情報は、前記ヘッダ情報に含まれていない、
 復号方法。

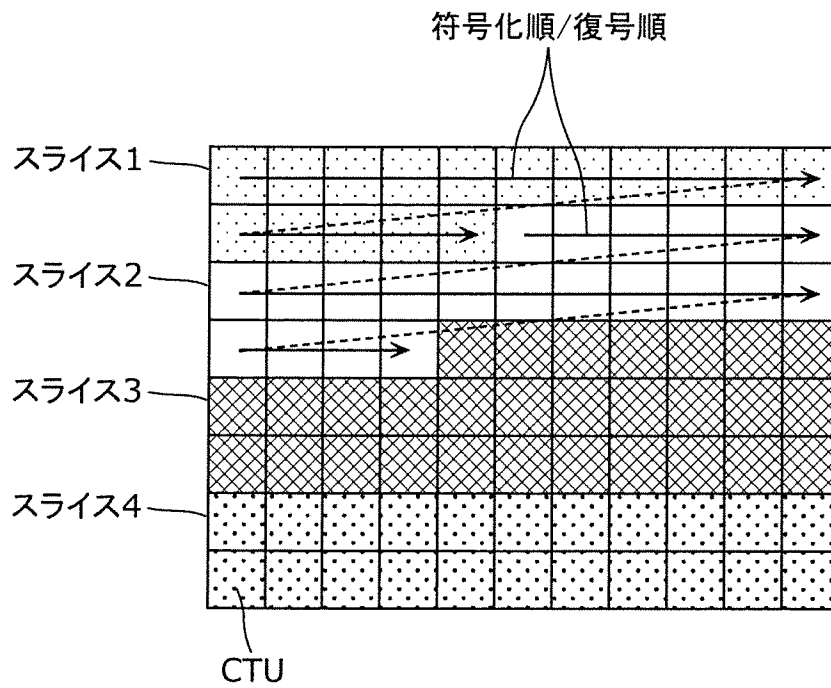
[図2]



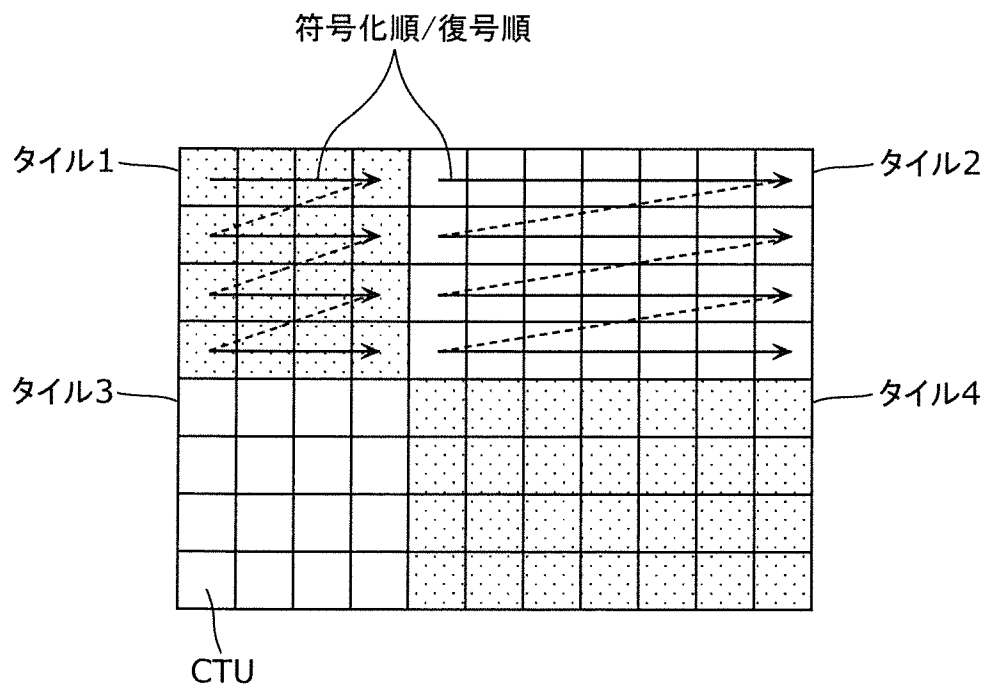
[図3]



[図4A]



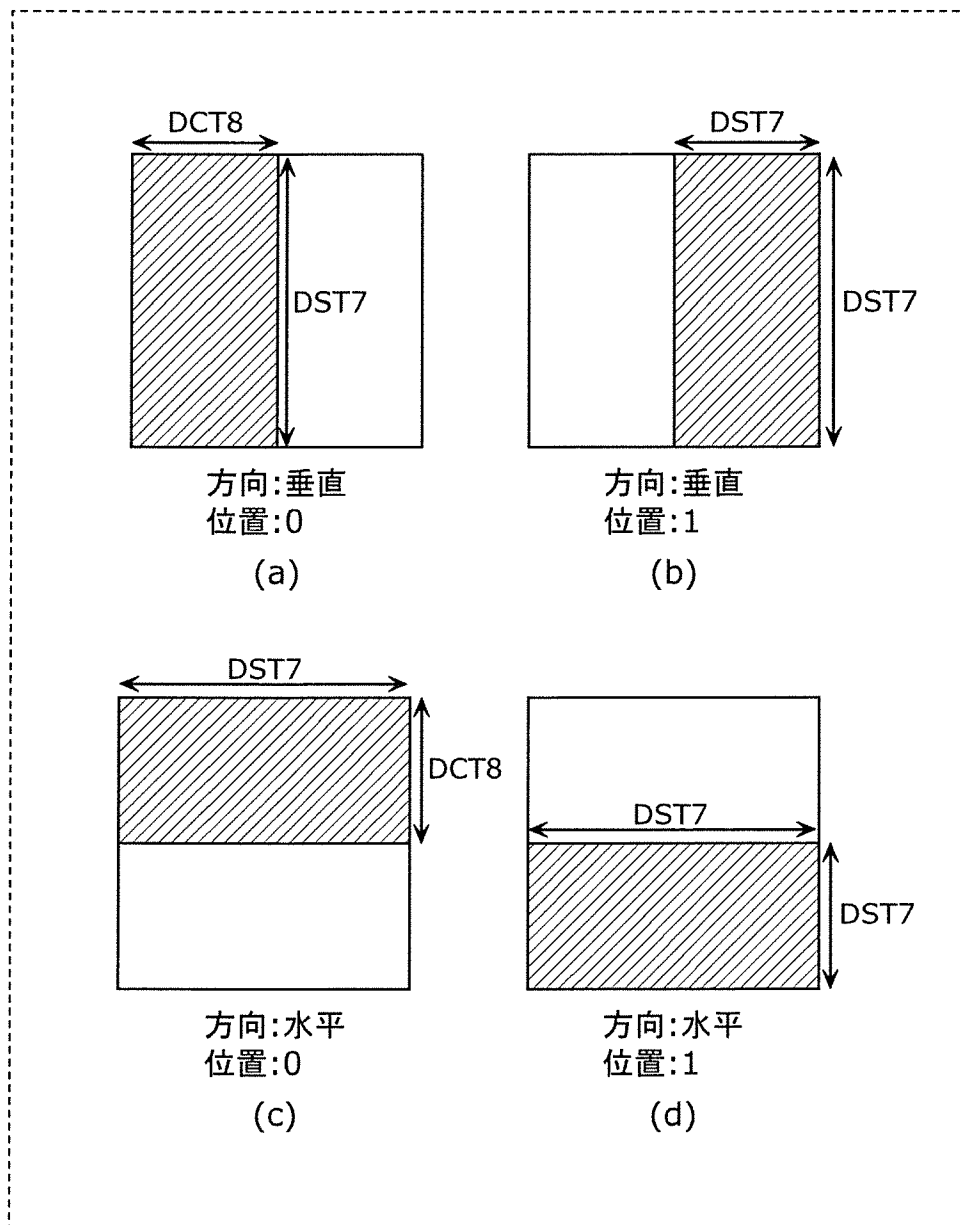
[図4B]



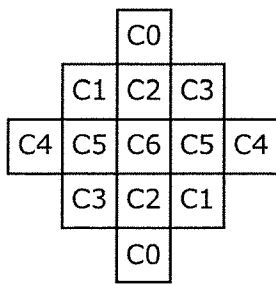
[図5A]

変換タイプ	基底関数 $T_i(j)$, $i, j=0, 1, \dots, N-1$
DCT-II	$T_i(j) = \omega_0 \cdot \sqrt{\frac{2}{N}} \cdot \cos\left(\frac{\pi \cdot i \cdot (2j + 1)}{2N}\right)$ $\text{where } \omega_0 = \begin{cases} \sqrt{\frac{2}{N}} & i = 0 \\ 1 & i \neq 0 \end{cases}$
DCT-V	$T_i(j) = \omega_0 \cdot \omega_1 \cdot \sqrt{\frac{2}{2N-1}} \cdot \cos\left(\frac{2\pi \cdot i \cdot j}{2N-1}\right)$ $\text{where } \omega_0 = \begin{cases} \sqrt{\frac{2}{N}} & i = 0 \\ 1 & i \neq 0 \end{cases}, \omega_1 = \begin{cases} \sqrt{\frac{2}{N}} & j = 0 \\ 1 & j \neq 0 \end{cases}$
DCT-VIII	$T_i(j) = \sqrt{\frac{4}{2N+1}} \cdot \cos\left(\frac{\pi \cdot (2i+1) \cdot (2j+1)}{4N+2}\right)$
DST-I	$T_i(j) = \sqrt{\frac{2}{N+1}} \cdot \sin\left(\frac{\pi \cdot (i+1) \cdot (j+1)}{N+1}\right)$
DST-VII	$T_i(j) = \sqrt{\frac{4}{2N+1}} \cdot \sin\left(\frac{\pi \cdot (2i+1) \cdot (j+1)}{2N+1}\right)$

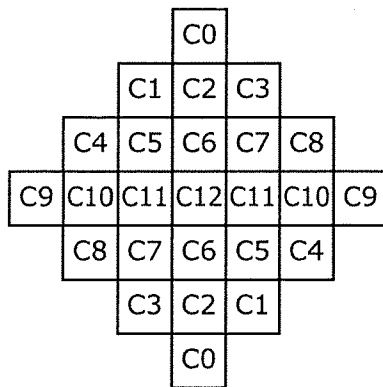
[図5B]



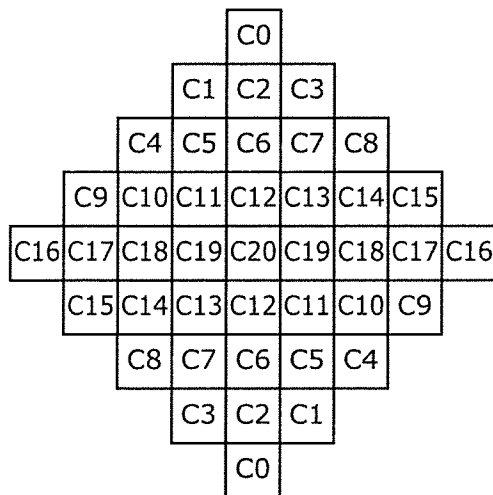
[図6A]



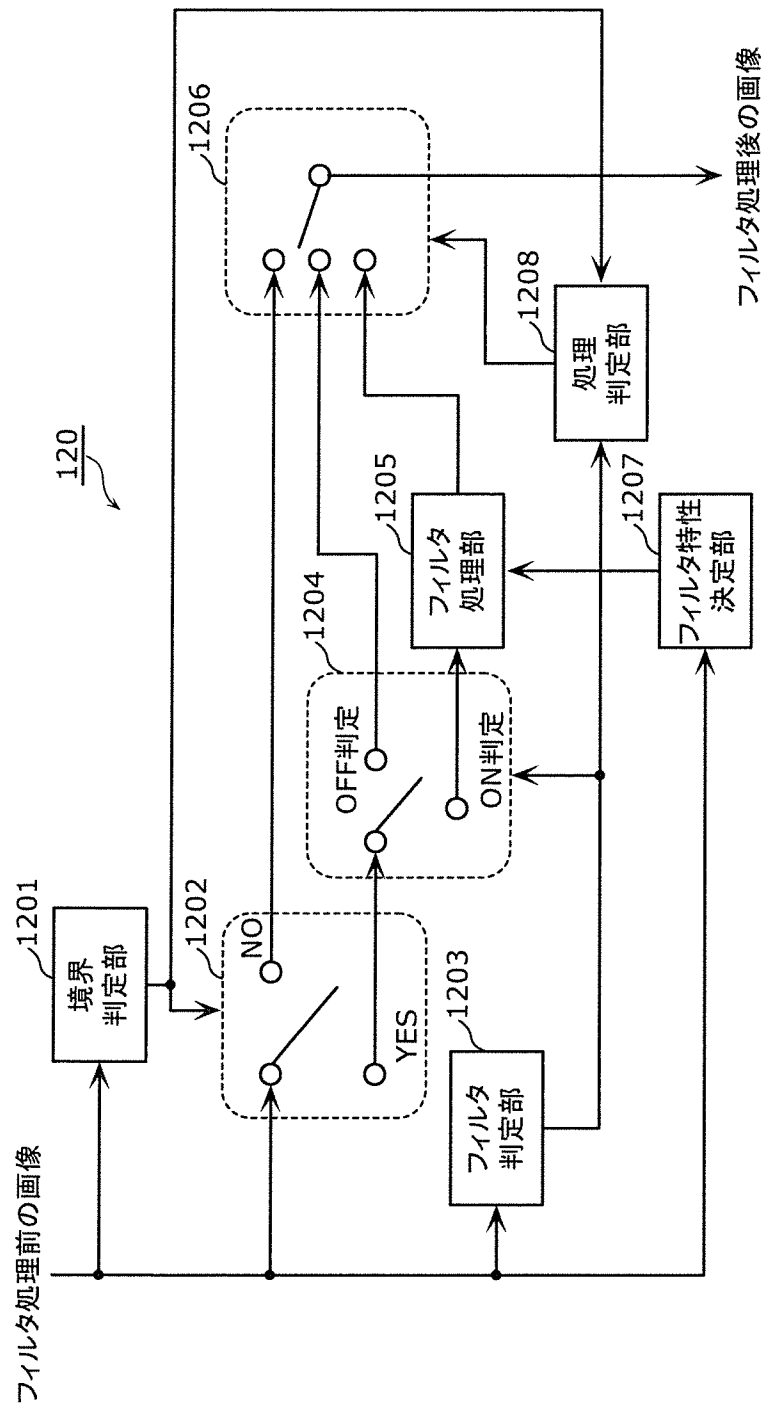
[図6B]



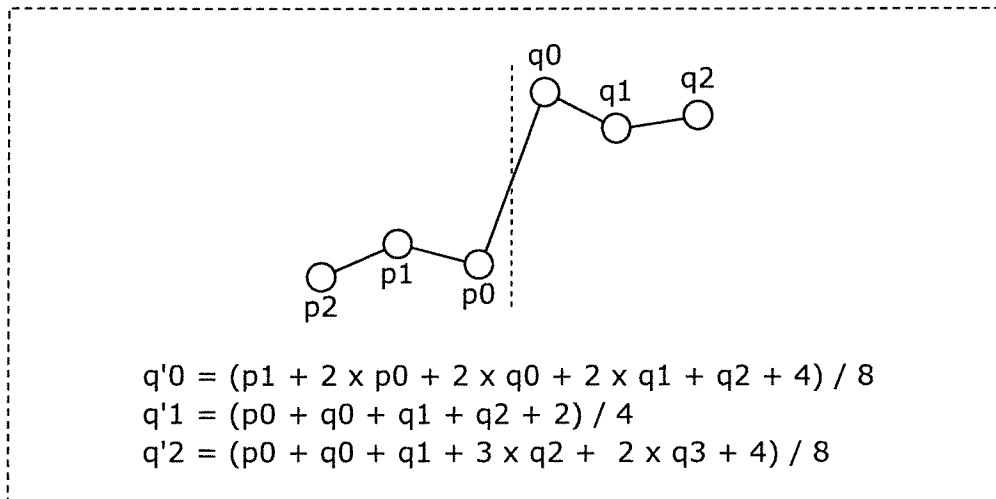
[図6C]



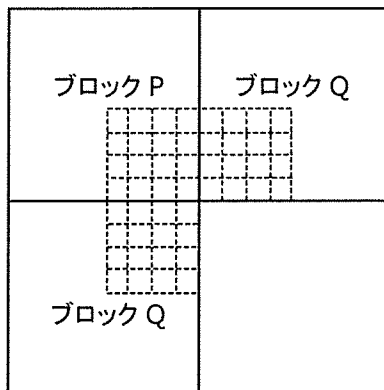
[図7]



[図8]



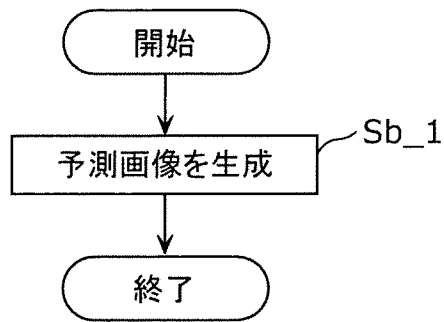
[図9]



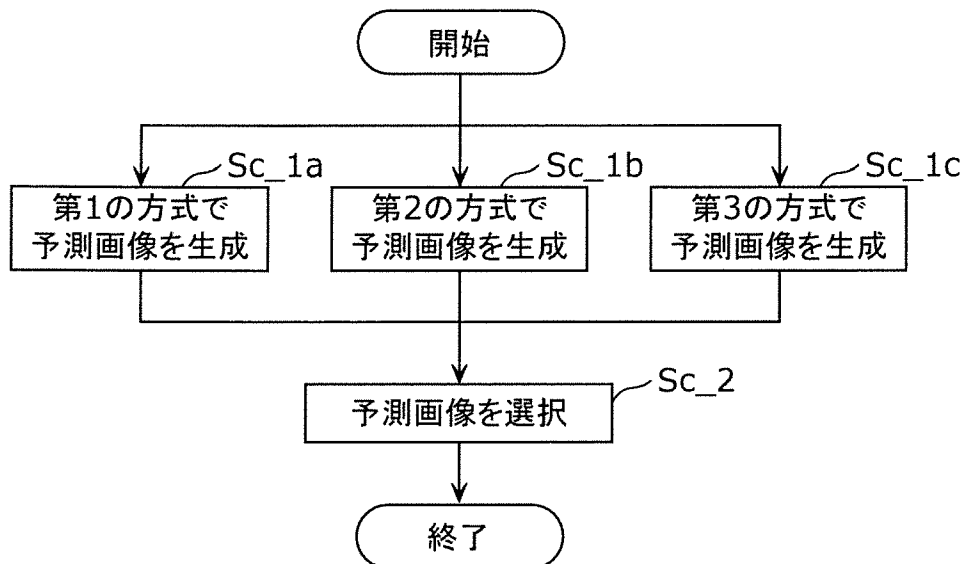
[図10]

Bs 値を決定するブロック境界を挟むブロックPと Q の条件	Bs 値
・ 少なくとも一方のブロックが画面内予測ブロックである	2
・ 少なくとも片方のブロックに非零の直交変換係数が存在し、TU 境界である	1
・ 境界を挟む 2 つのブロックの動きベクトルの差の絶対値が 1 画素以上である	1
・ 境界を挟む 2 つのブロックの動き補償の参照画像が異なるか、動きベクトルの数が異なる	1
・ 上記以外	0

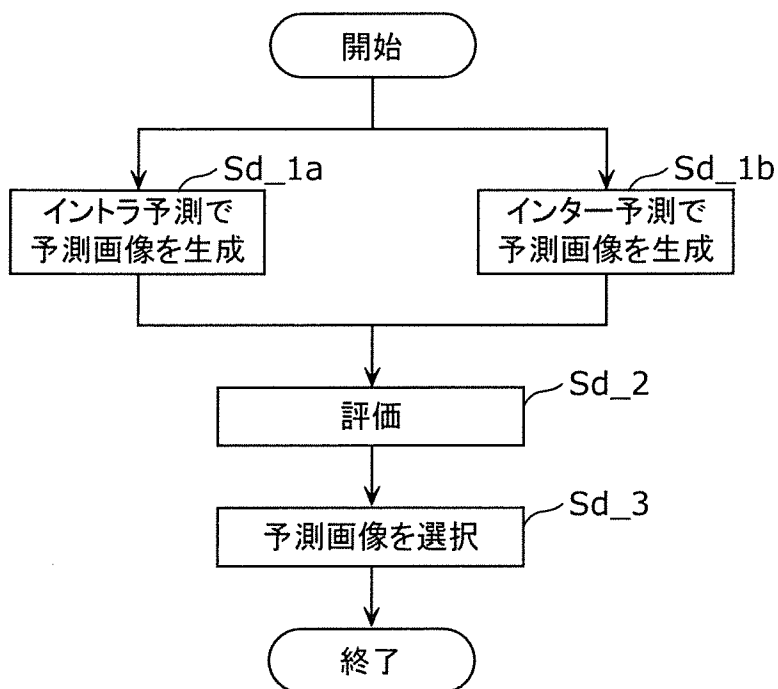
[図11]



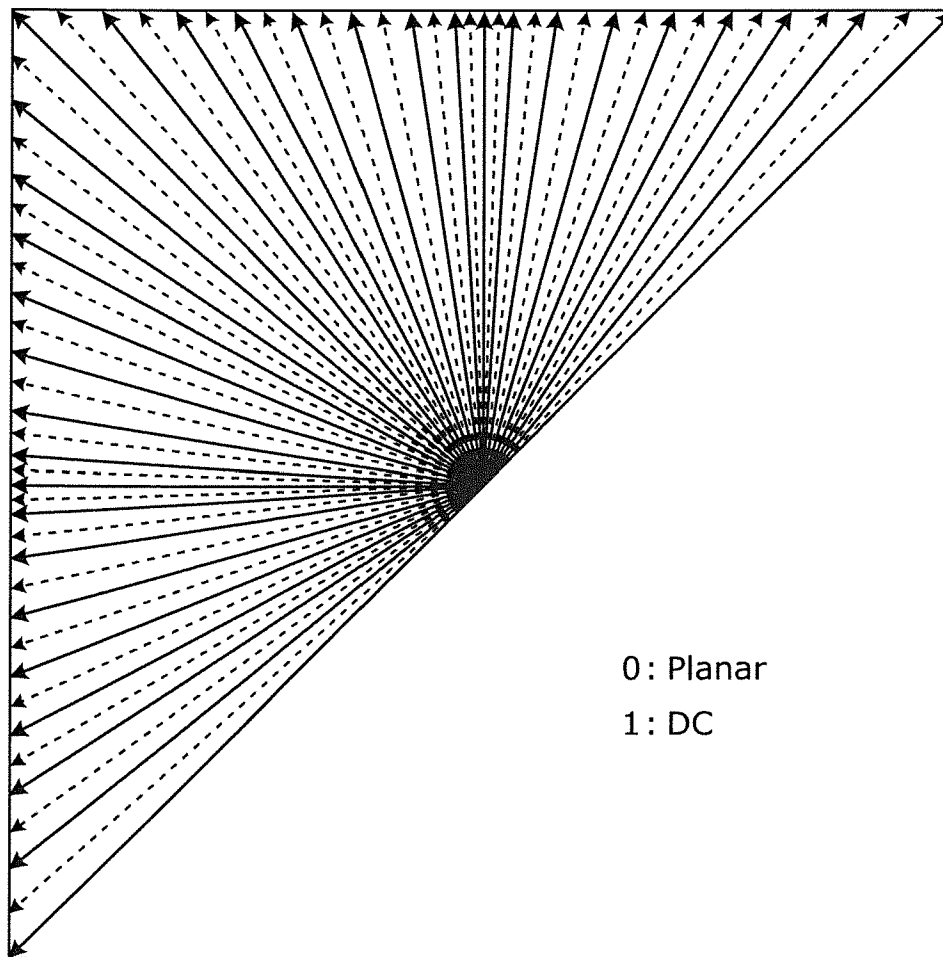
[図12]



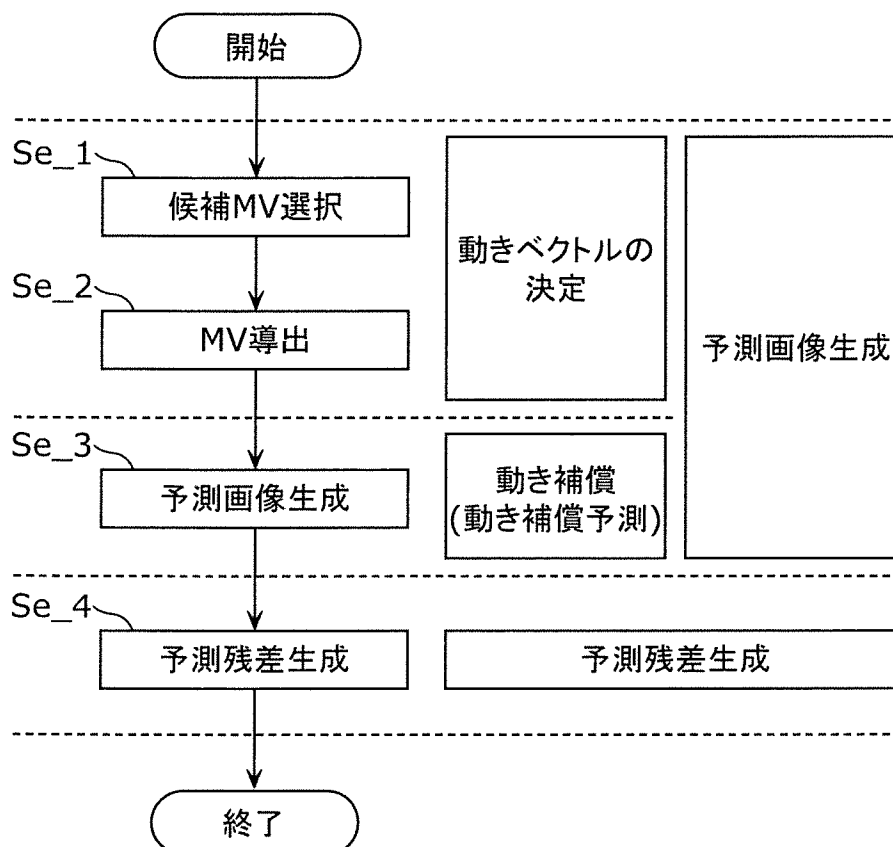
[図13]



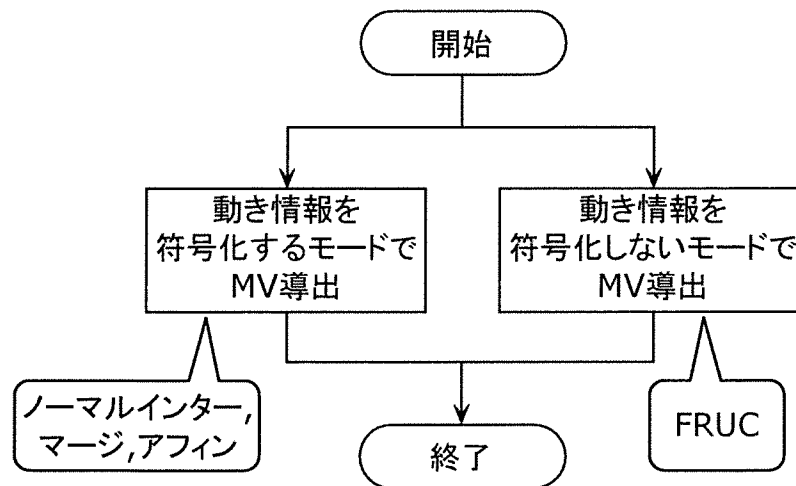
[図14]



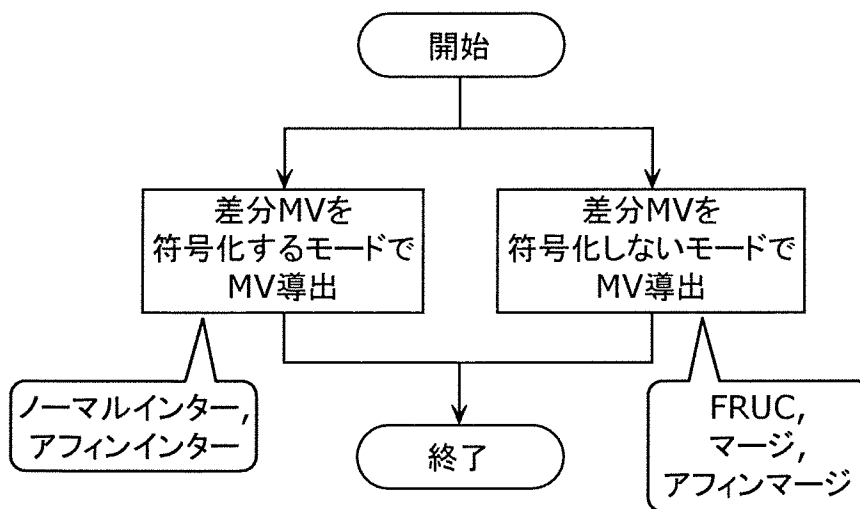
[図15]



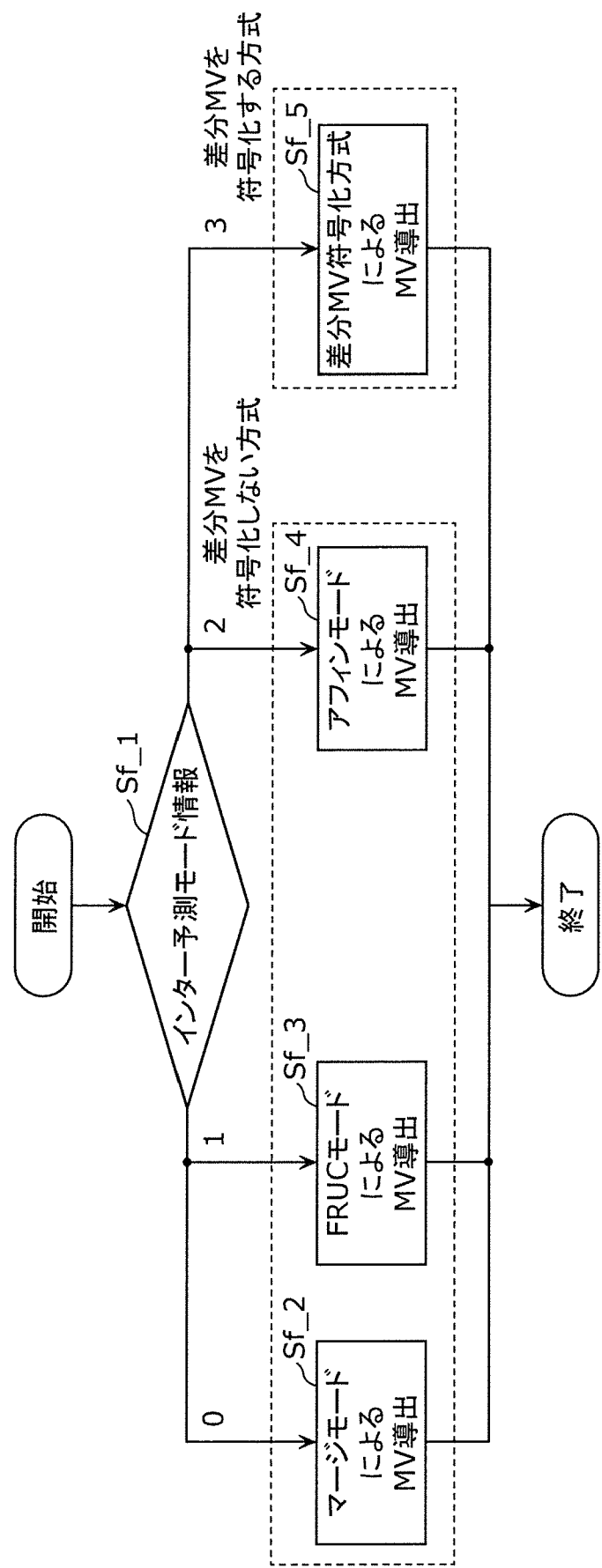
[図16]



[図17]



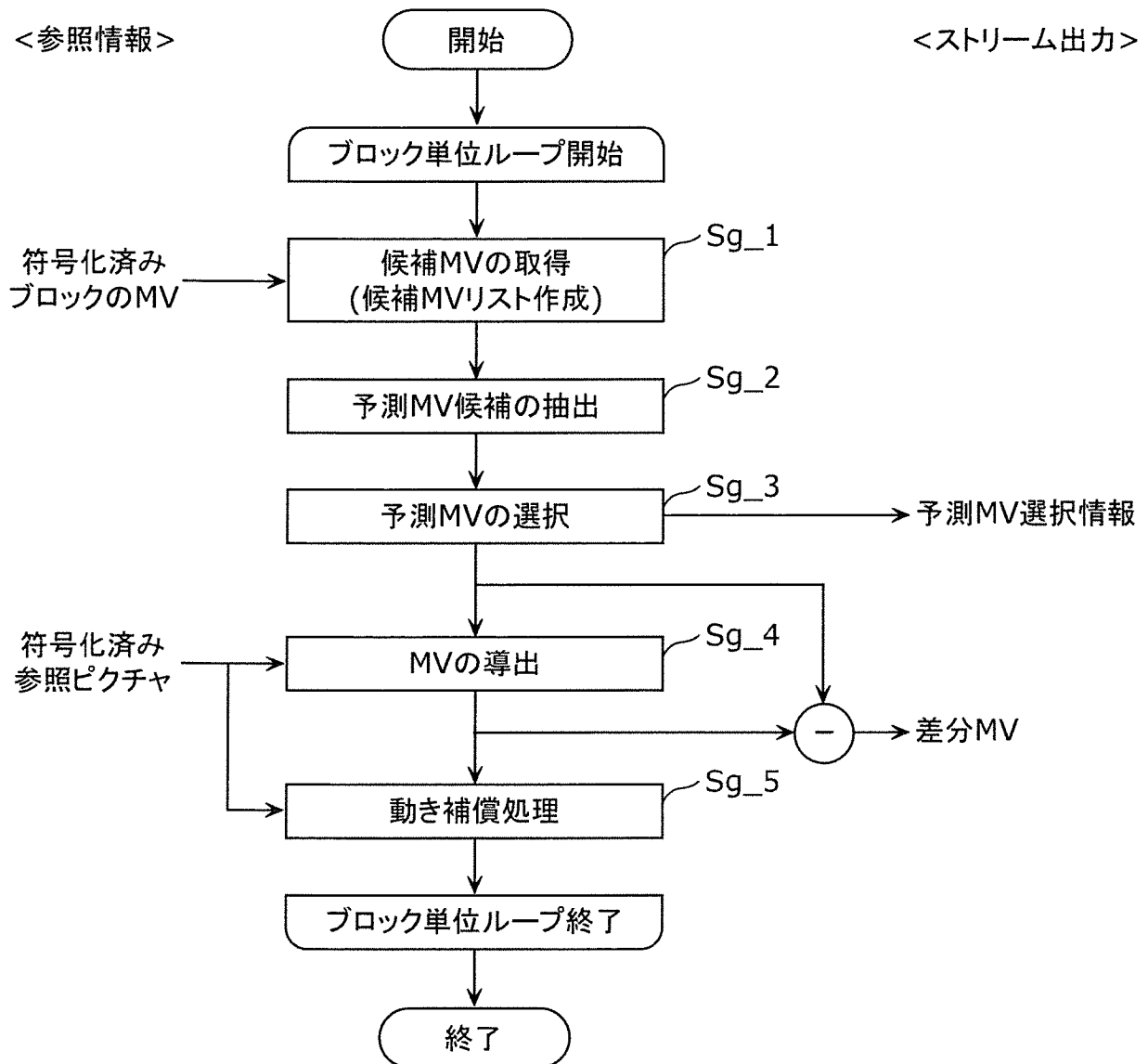
[図18]



[図19]

<参照情報>

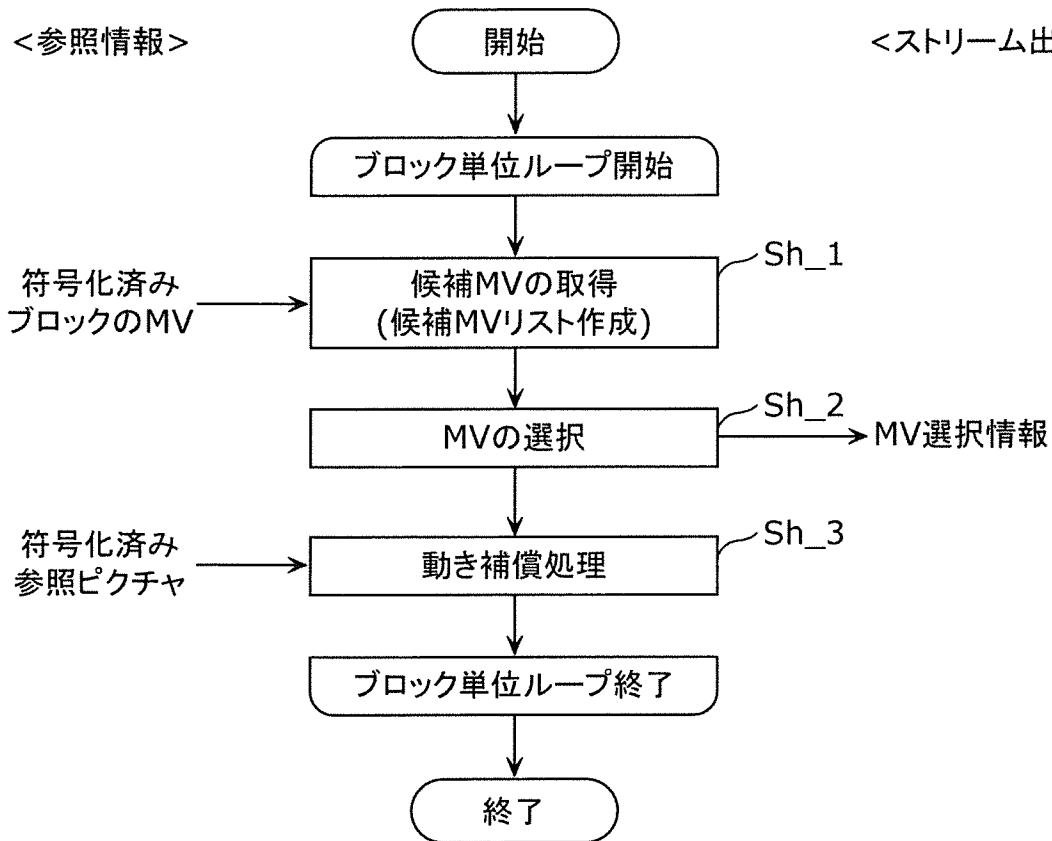
<ストリーム出力>



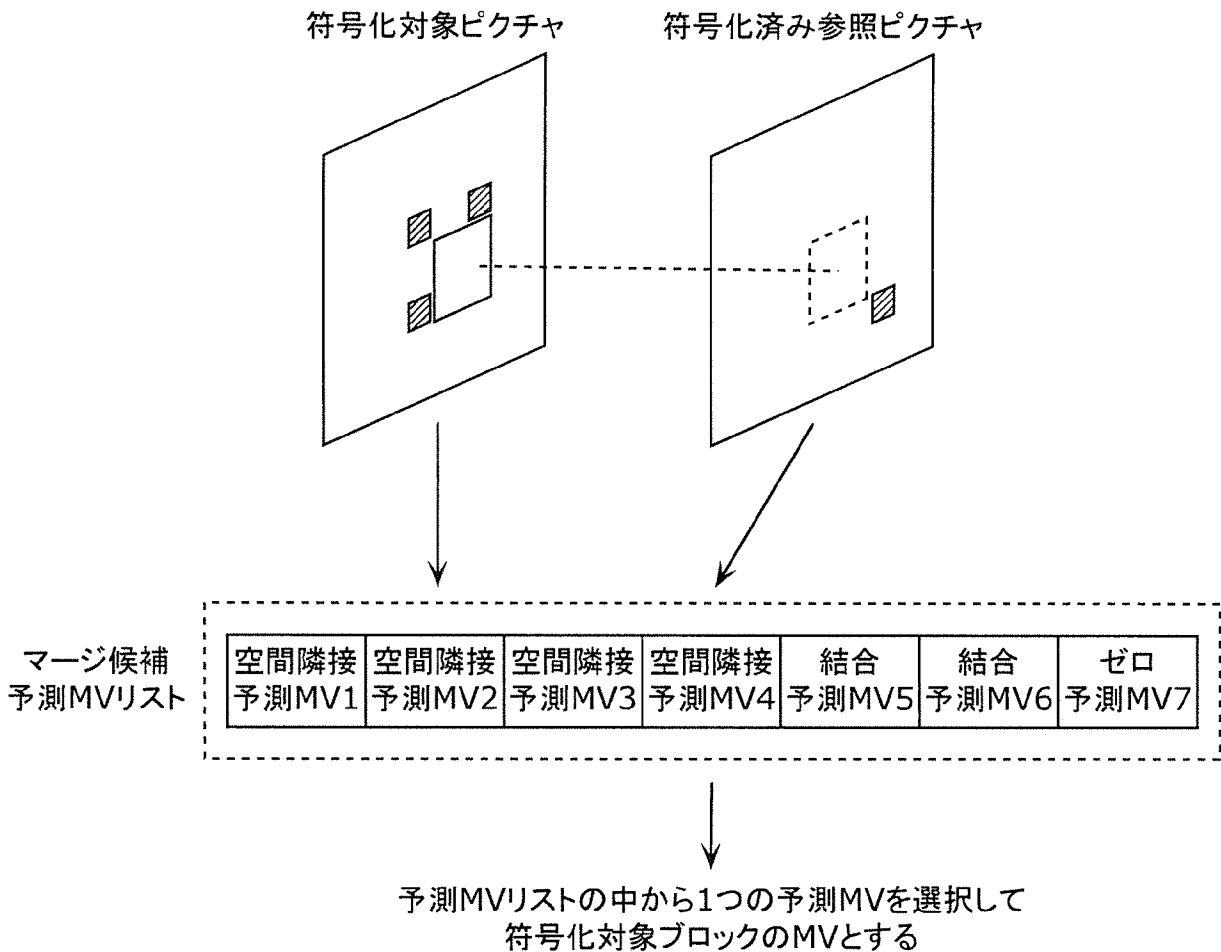
[図20]

<参照情報>

<ストリーム出力>



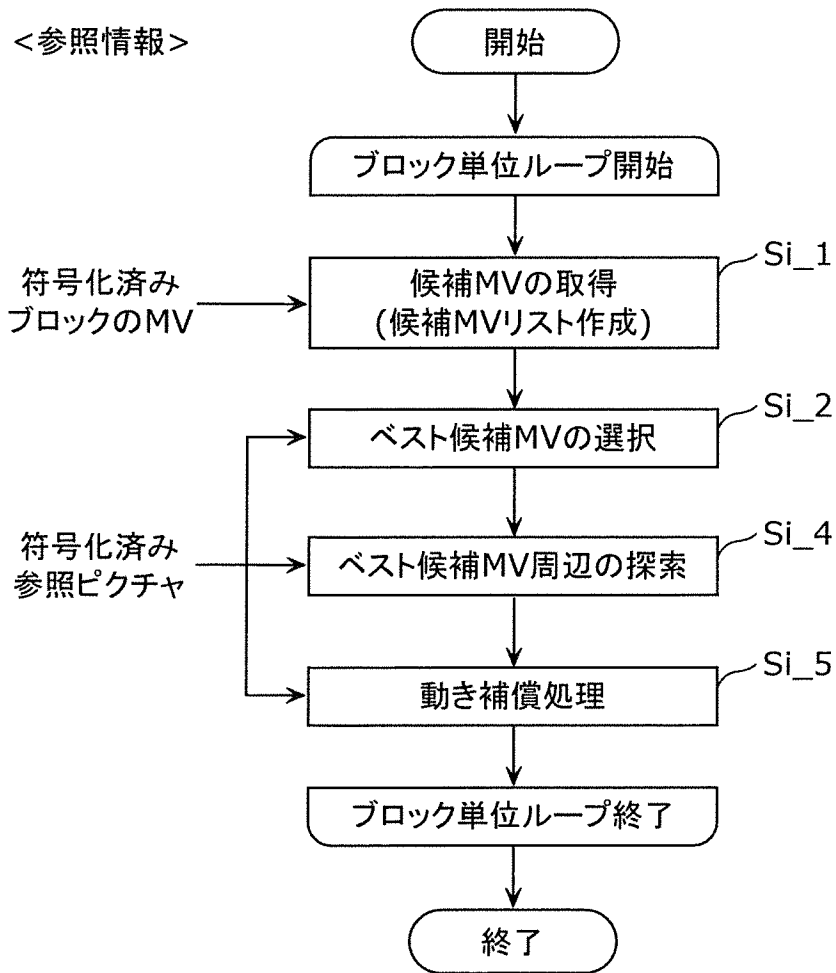
[図21]



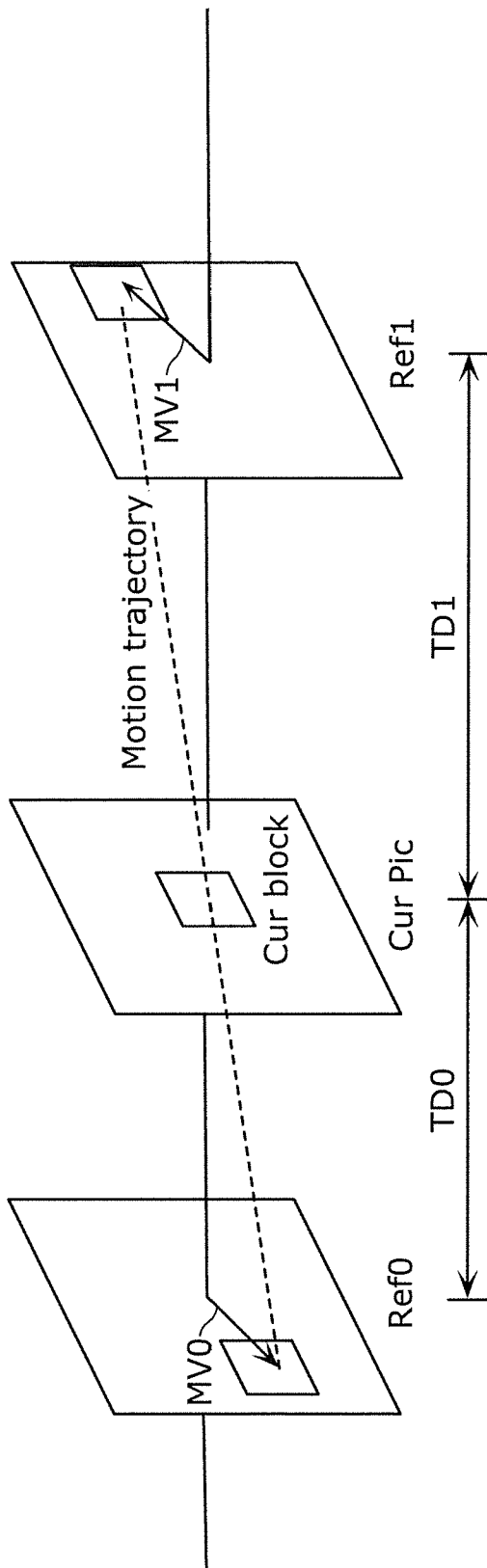
[図22]

<参照情報>

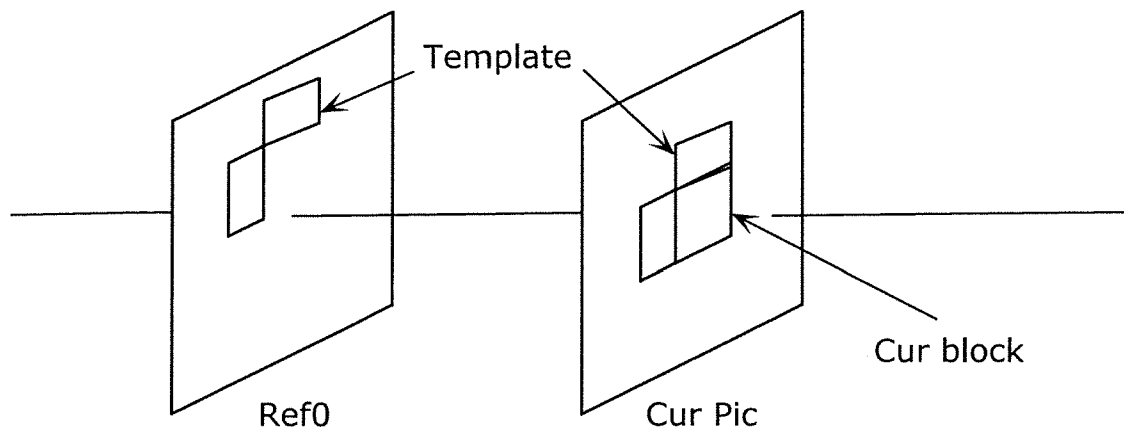
<ストリーム出力>



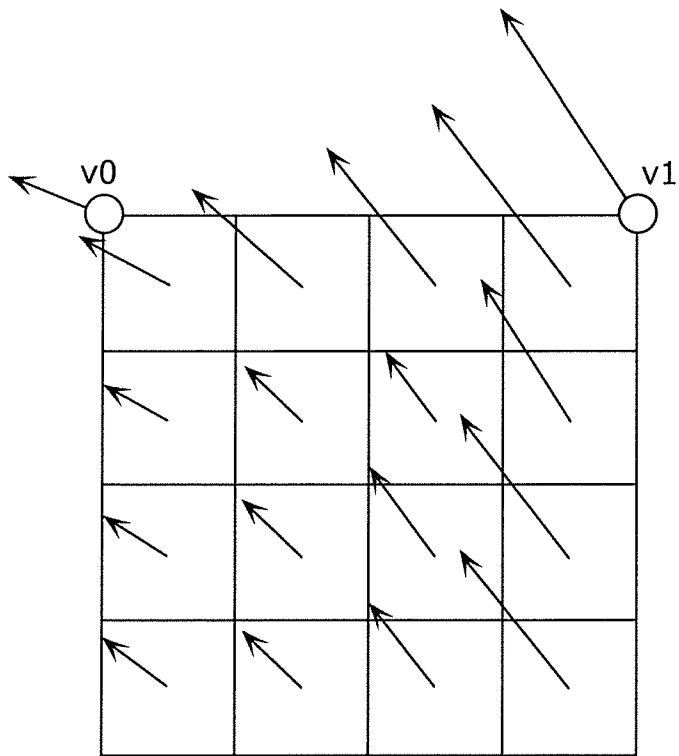
[図23]



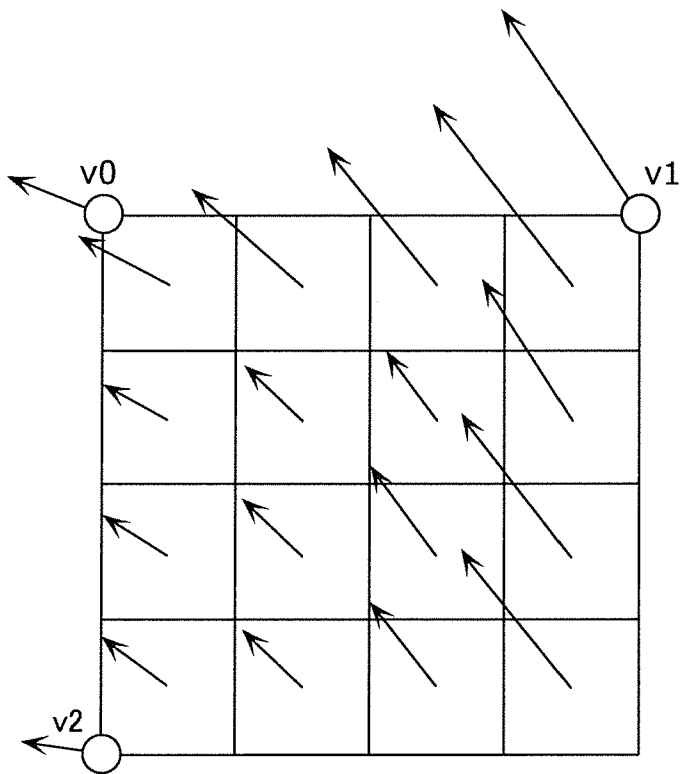
[図24]



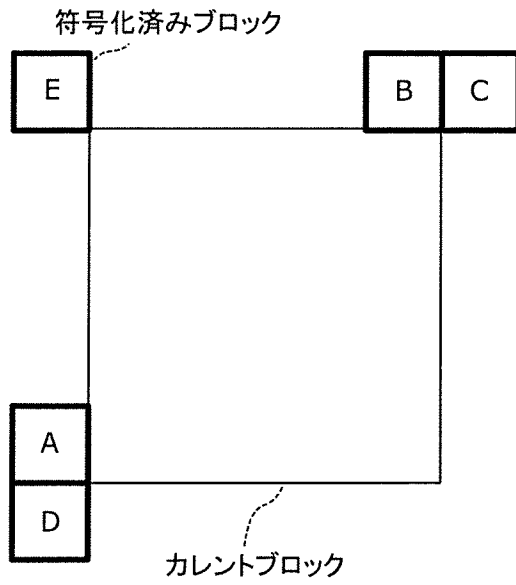
[図25A]



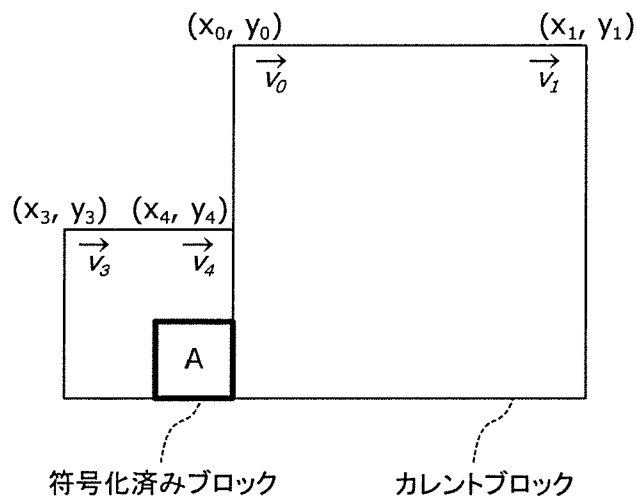
[図25B]



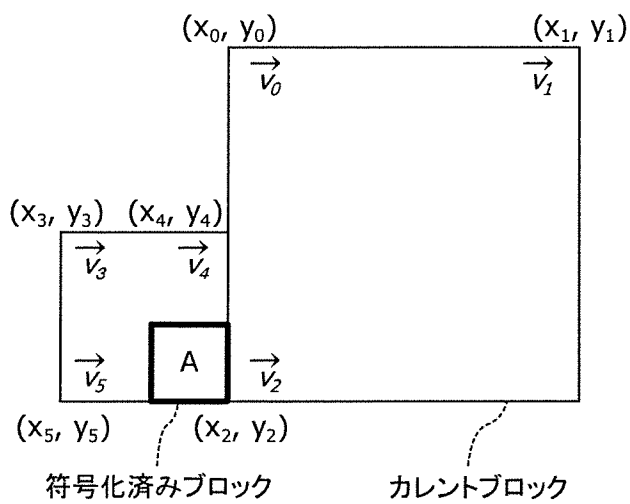
[図26A]



[図26B]



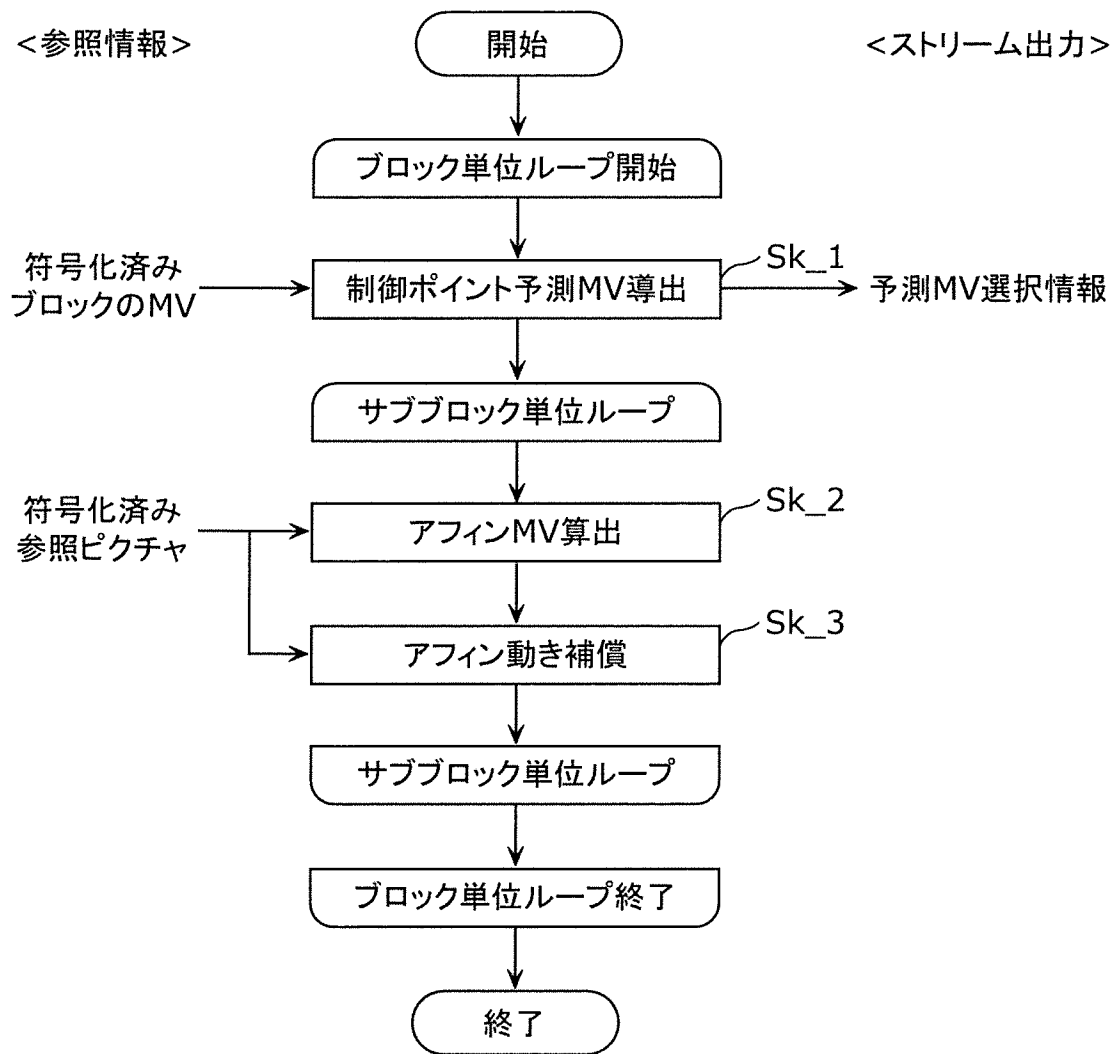
[図26C]



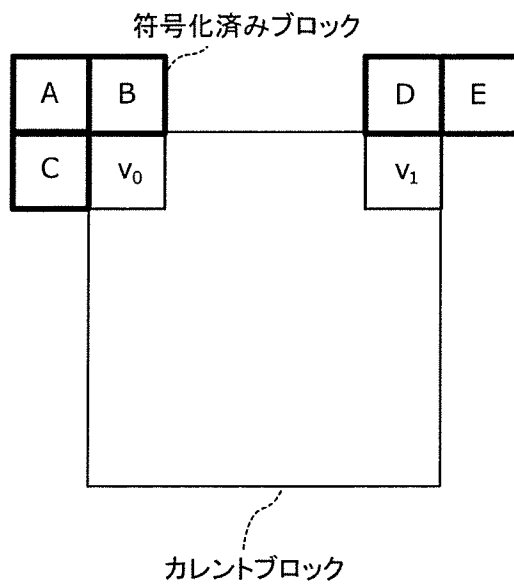
[図27]

<参照情報>

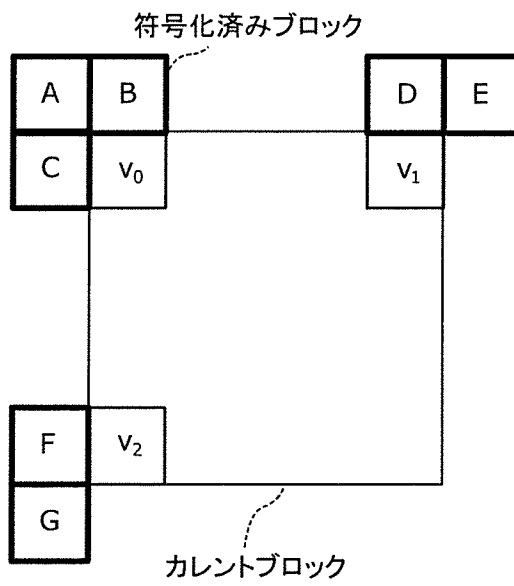
<ストリーム出力>



[図28A]



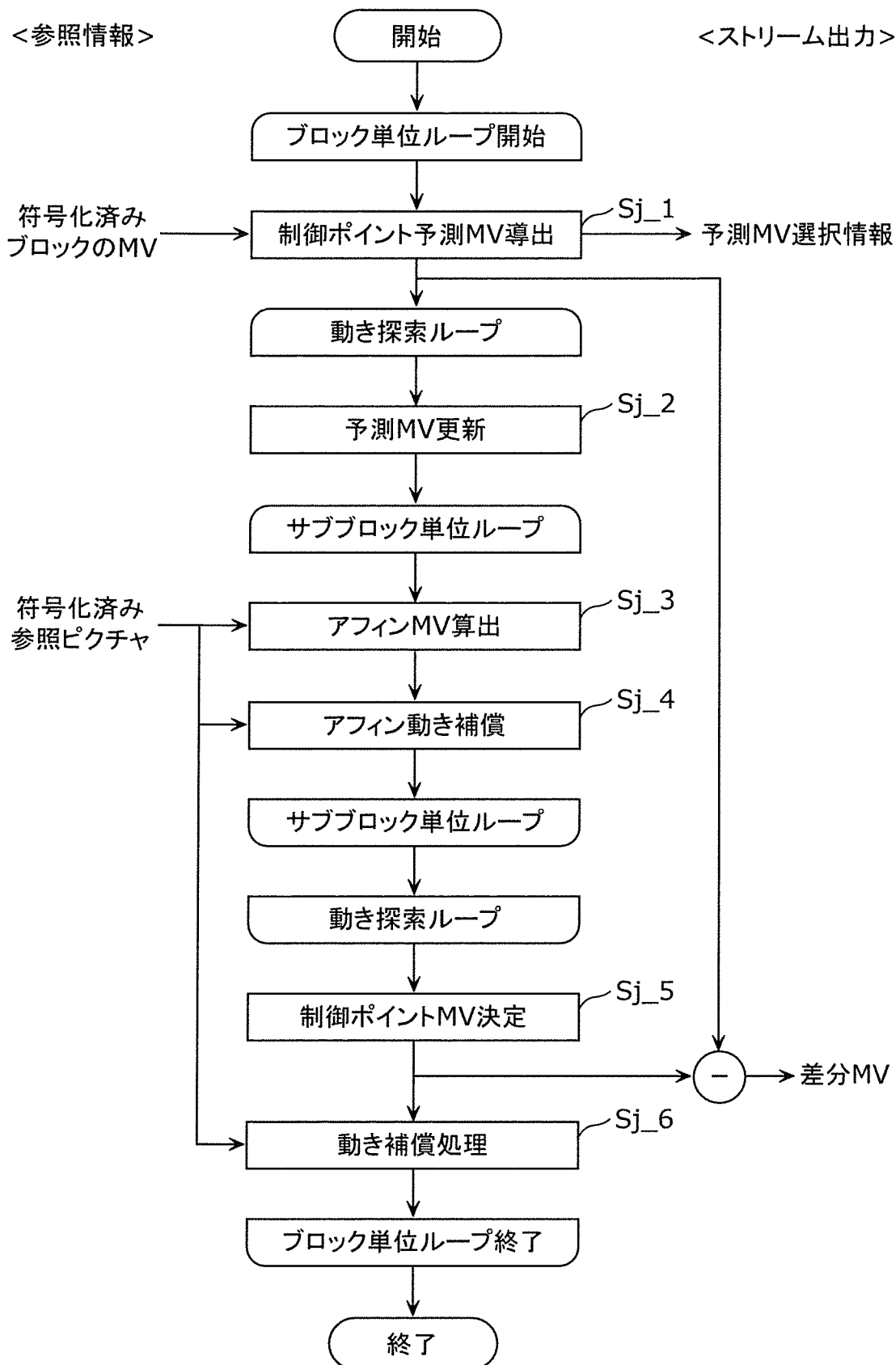
[図28B]



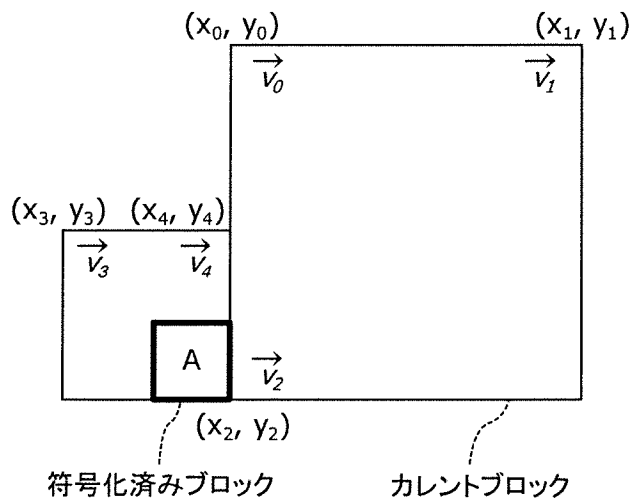
[図29]

<参照情報>

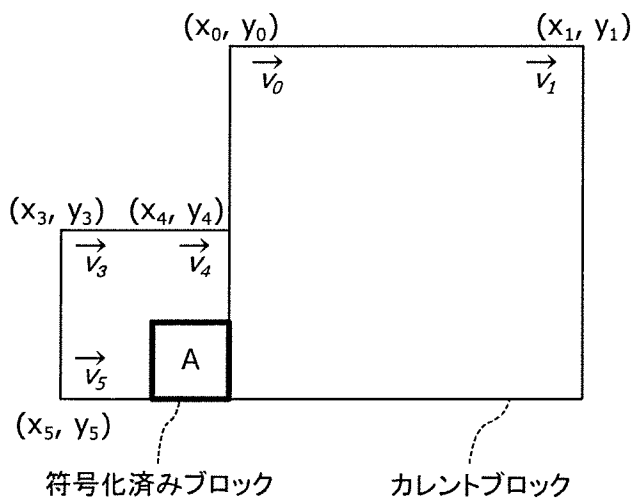
<ストリーム出力>



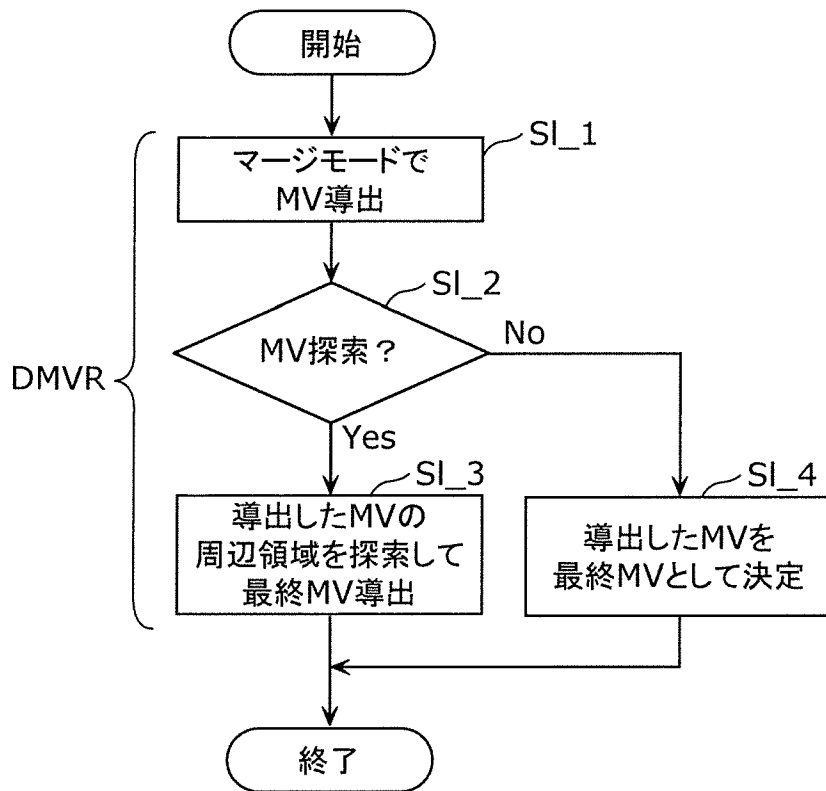
[図30A]



[図30B]

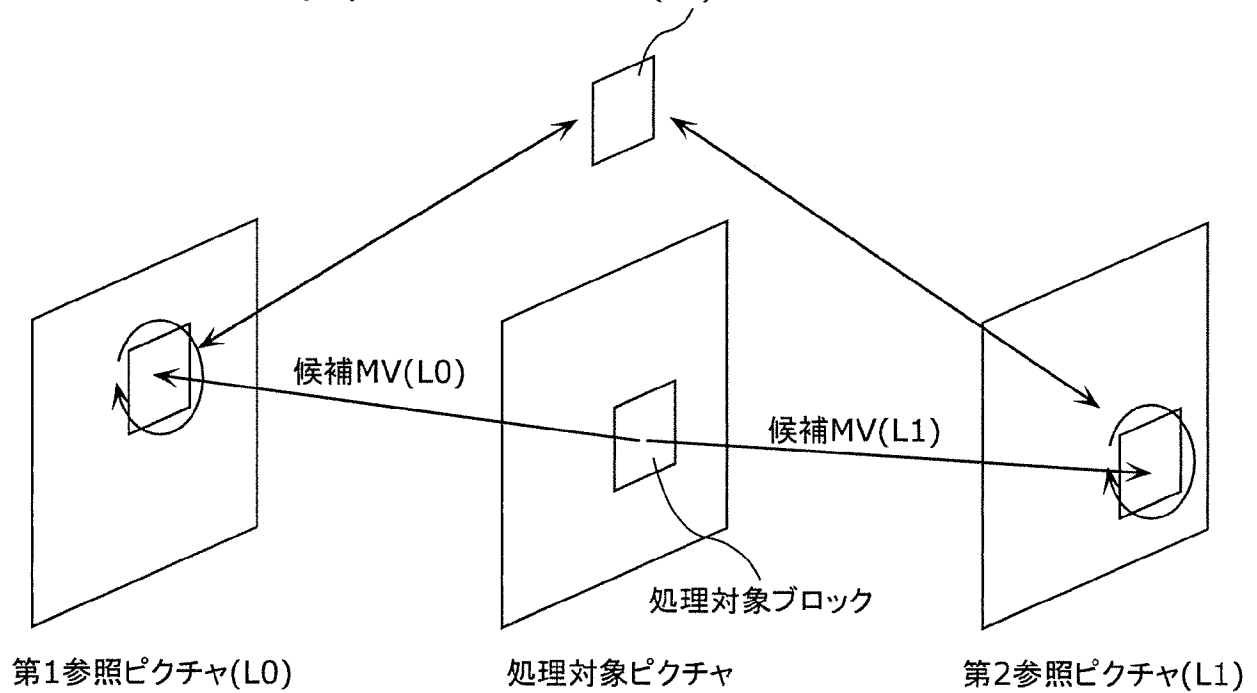


[図31A]

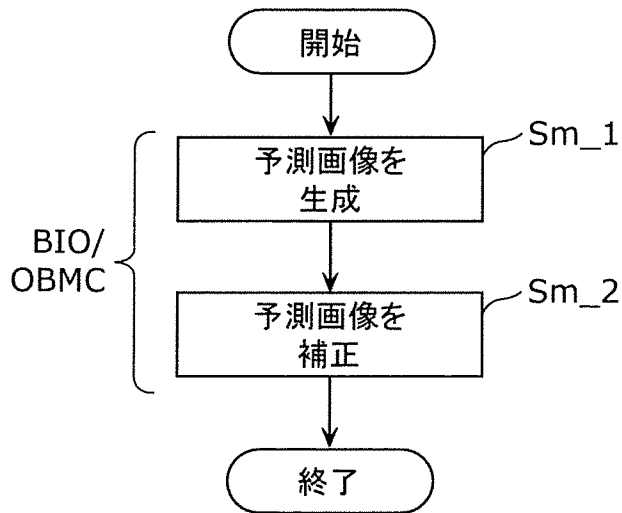


[図31B]

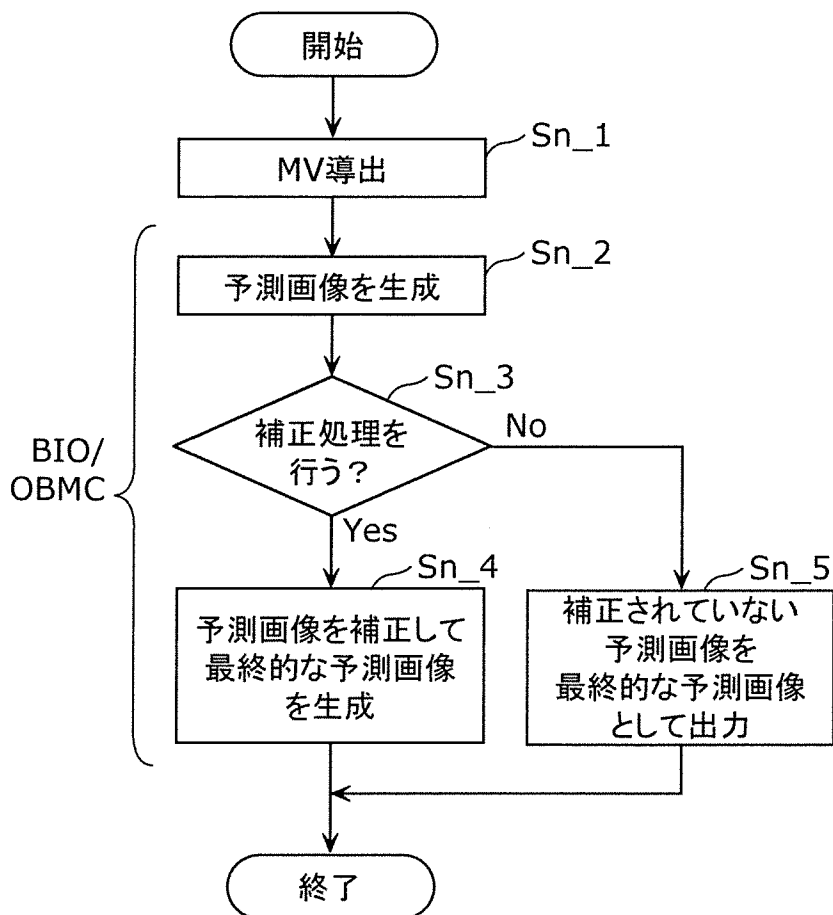
候補MV(L0)の参照画素と候補MV(L1)の参照画素から生成したテンプレート



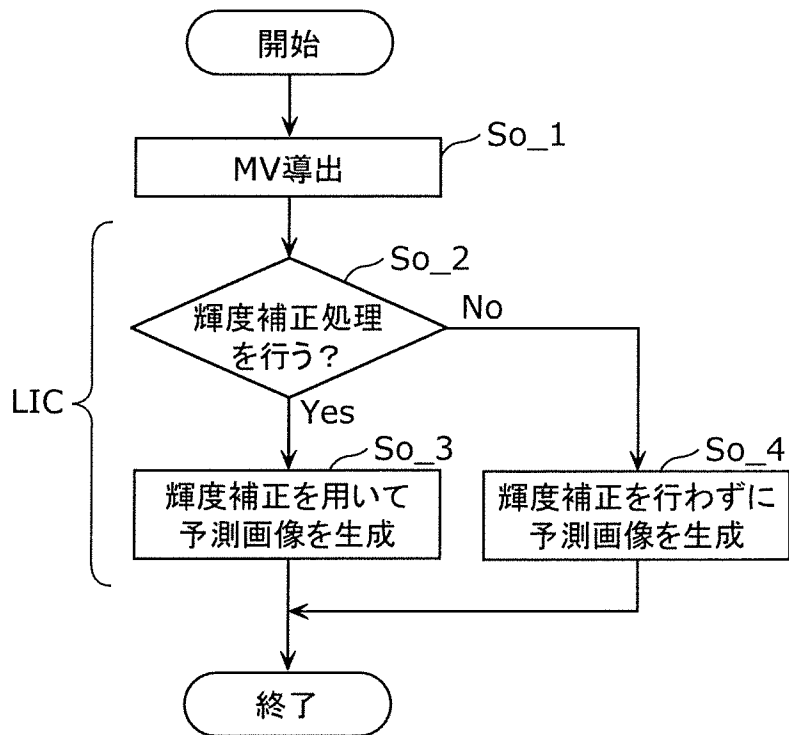
[図32]



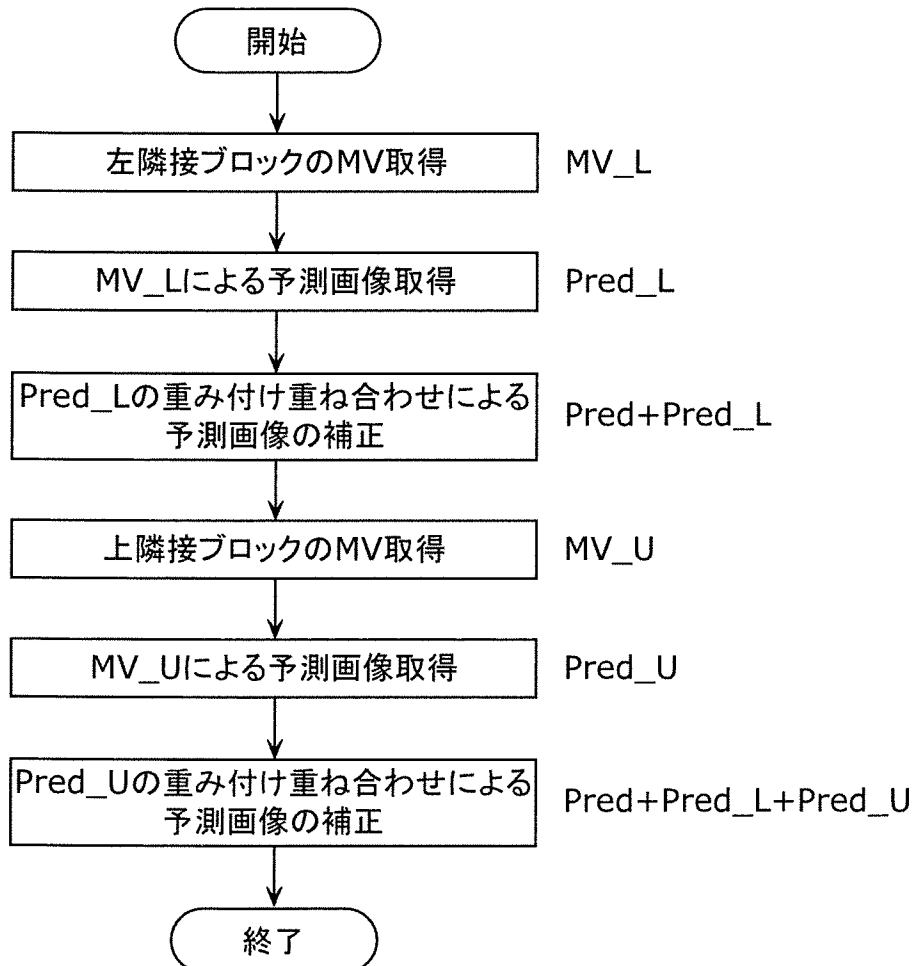
[図33]



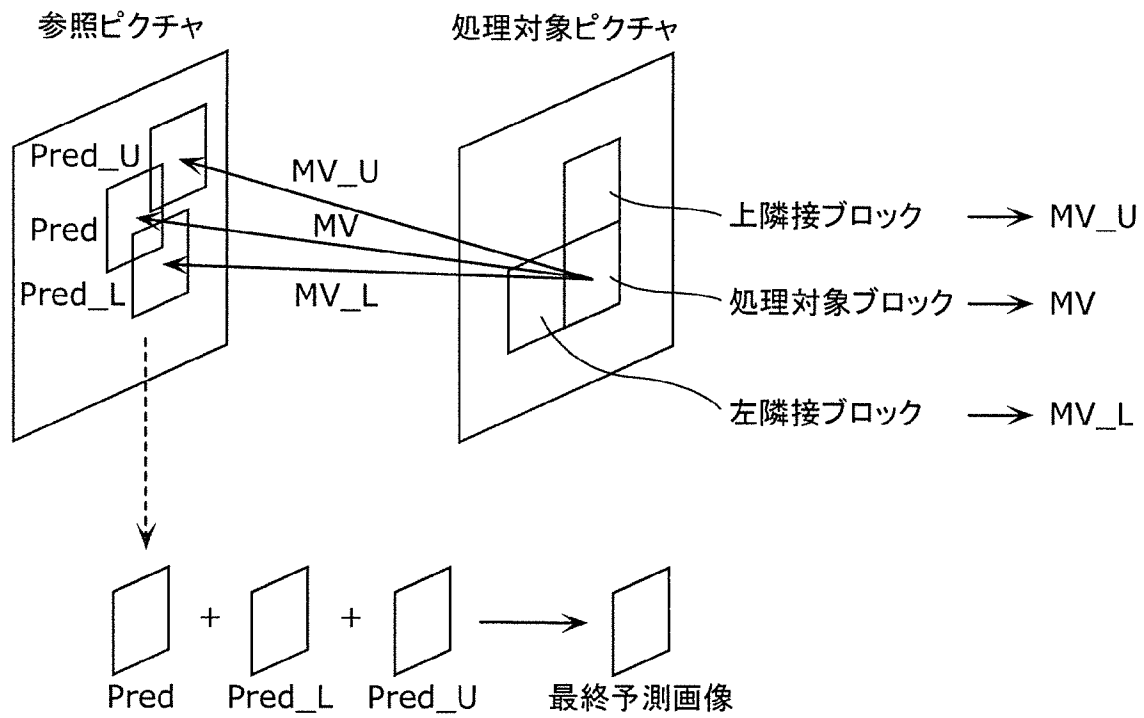
[図34]



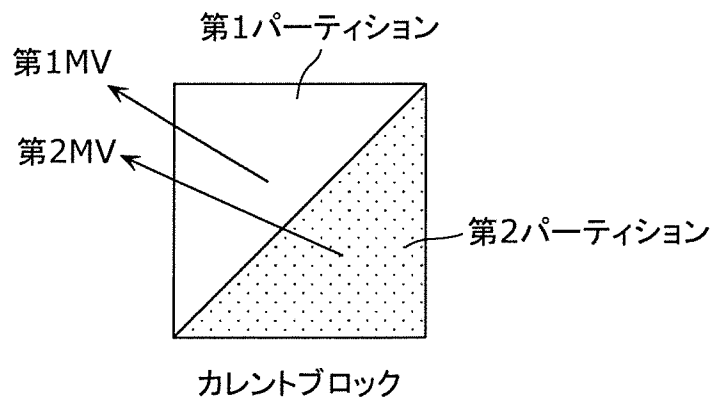
[図35]



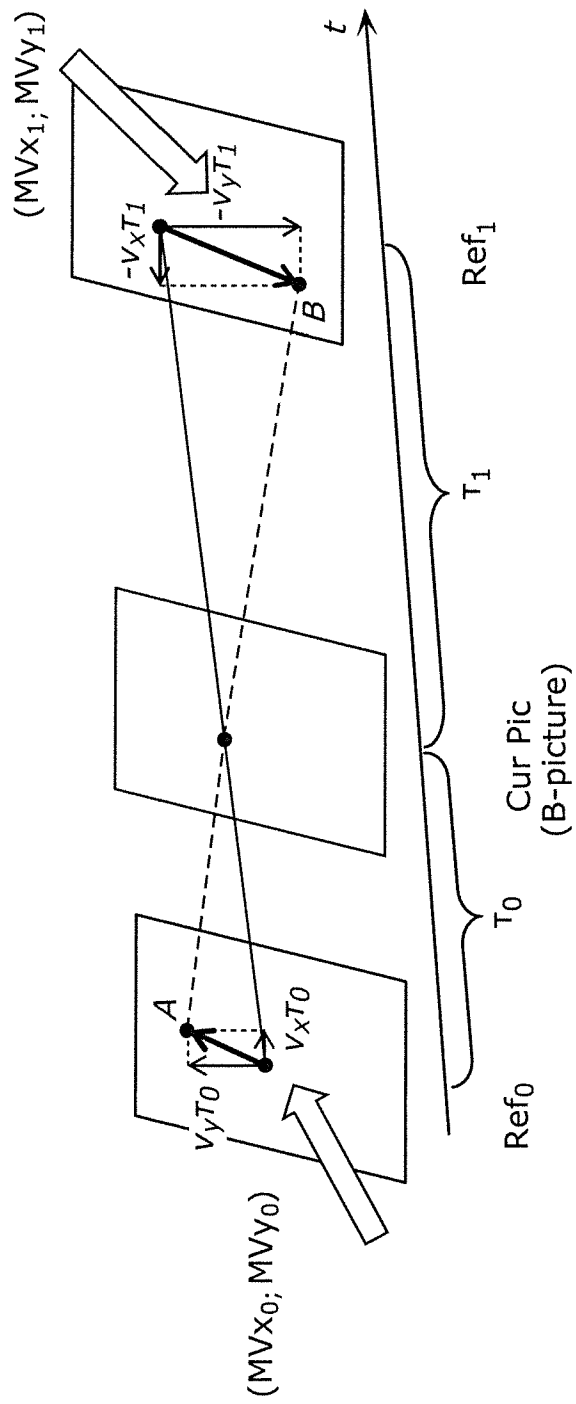
[図36]



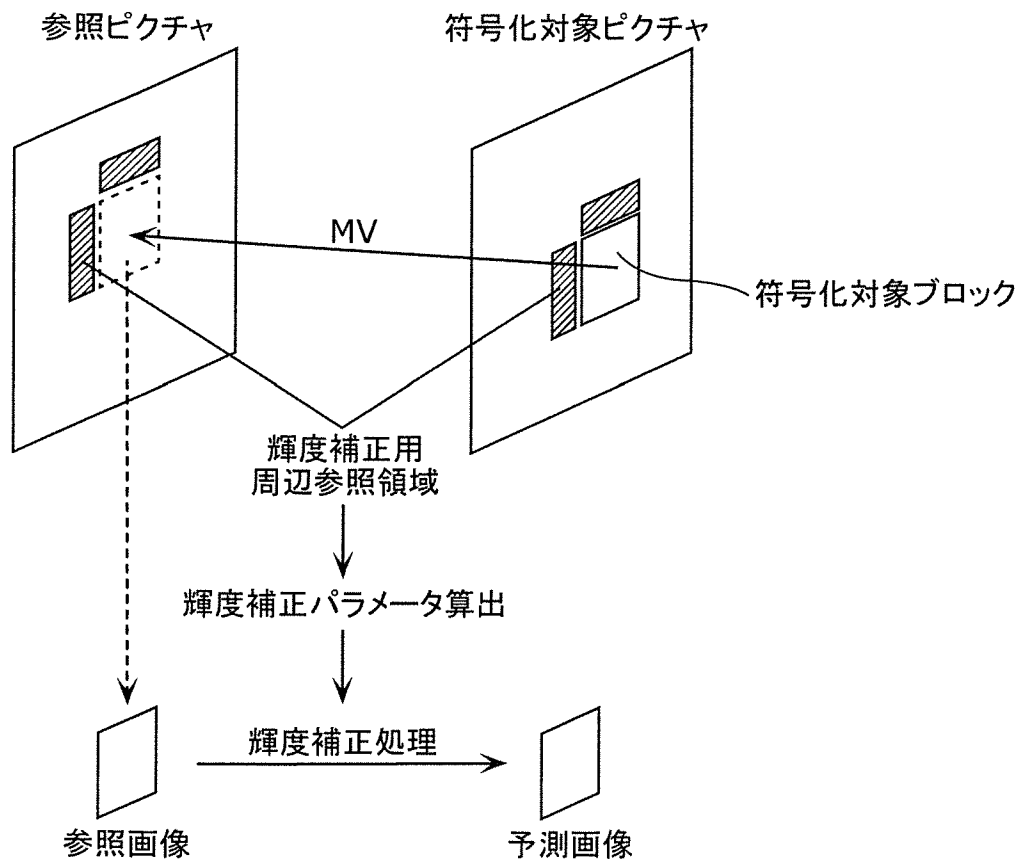
[図37]



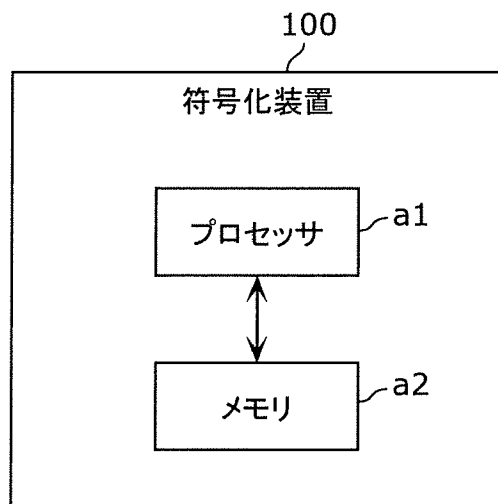
[図38]



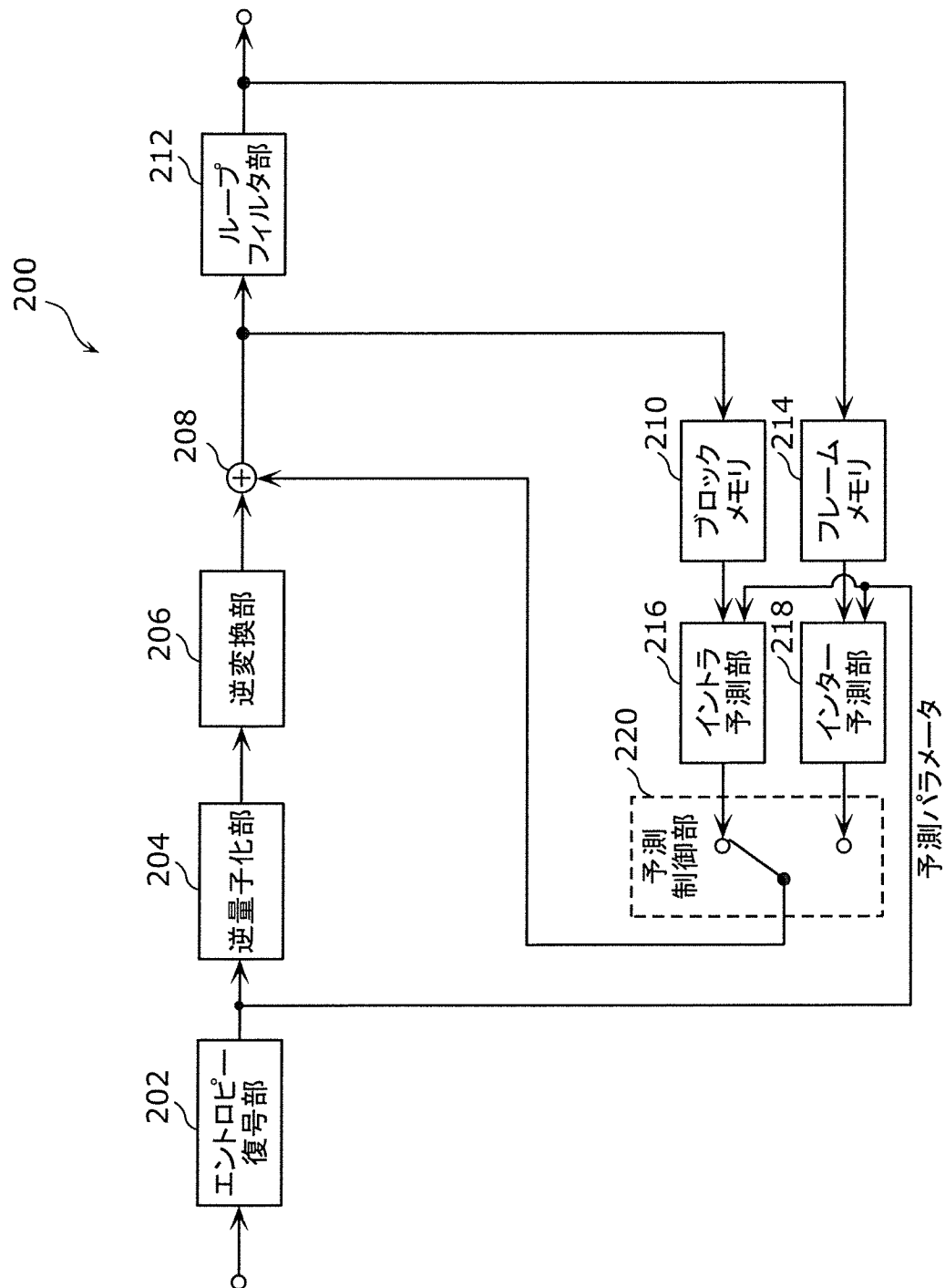
[図39]



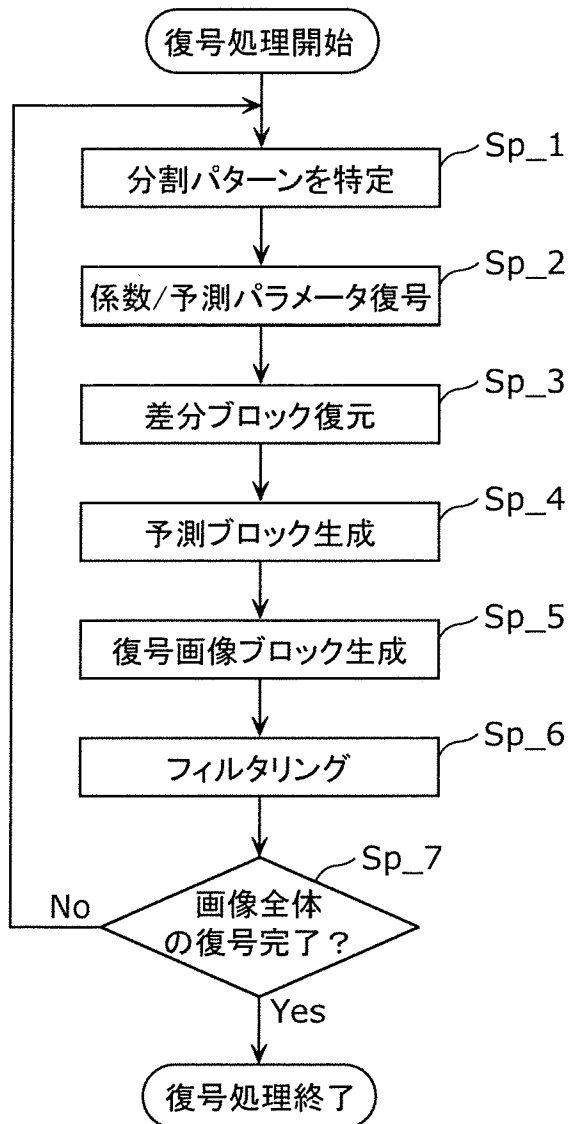
[図40]



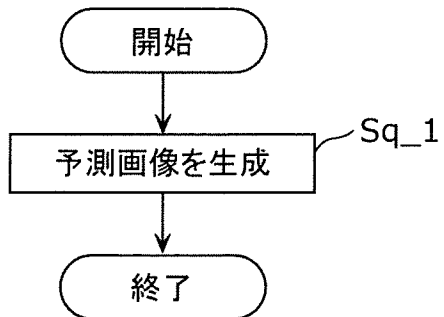
[図41]



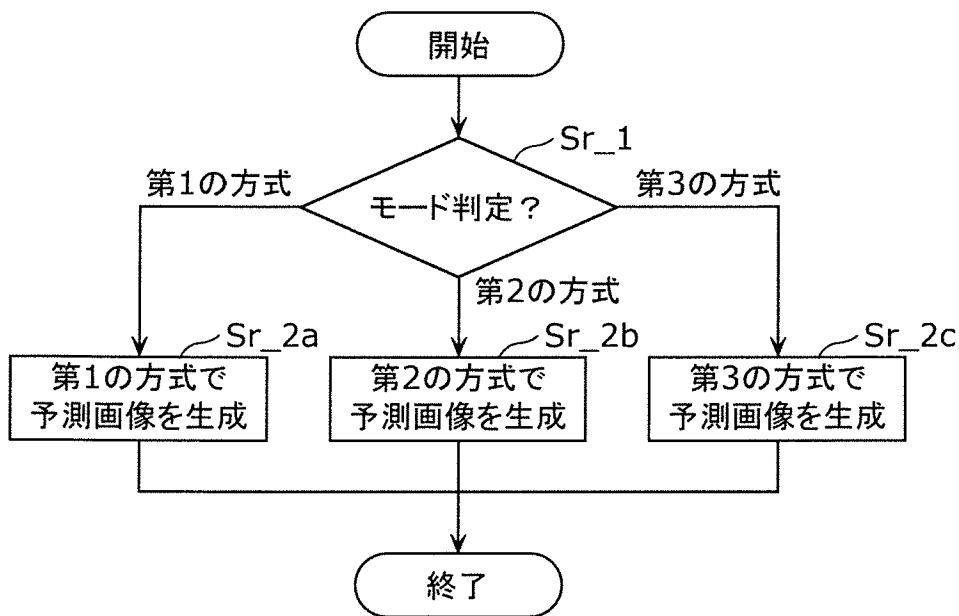
[図42]



[図43]



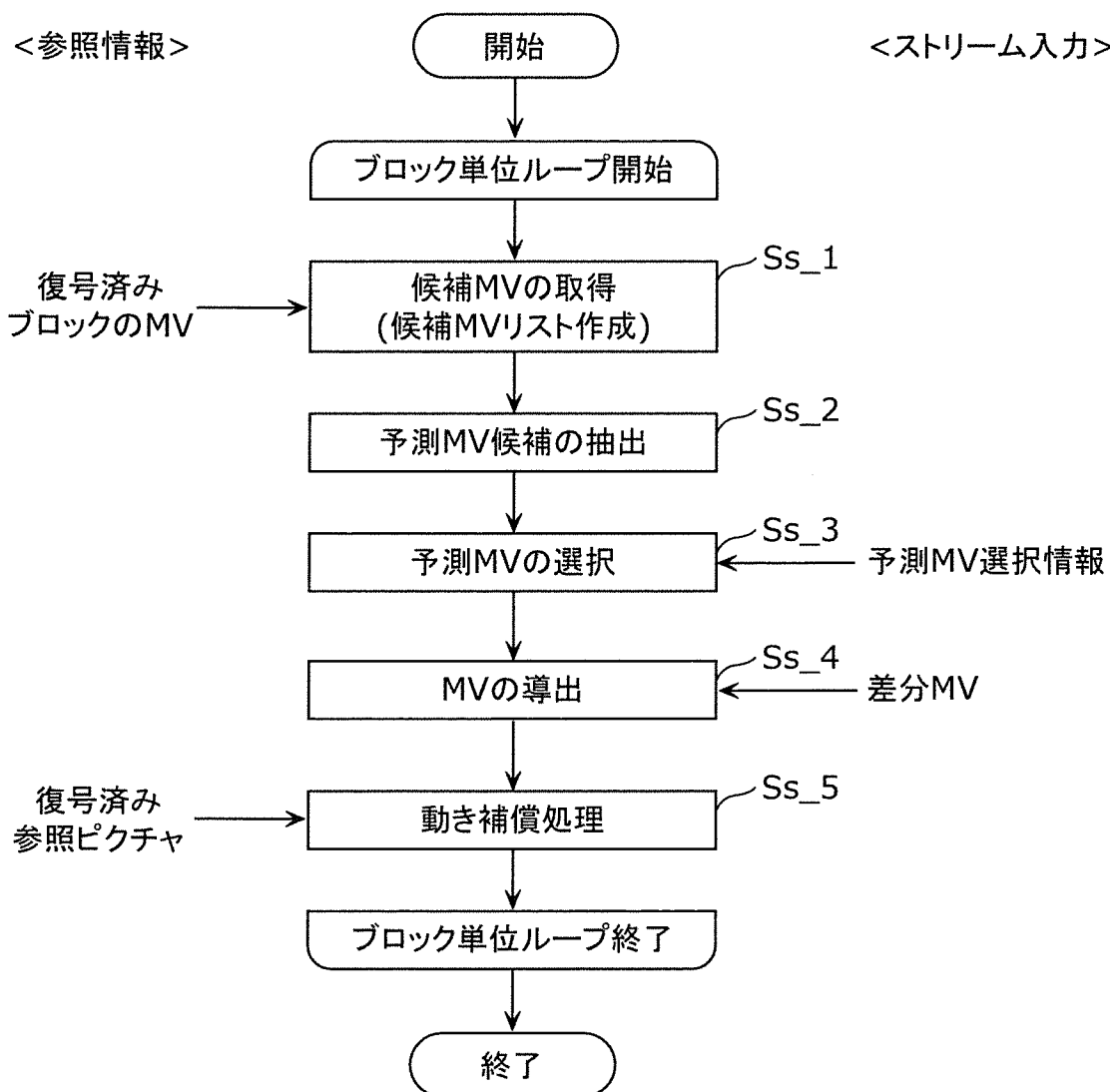
[図44]



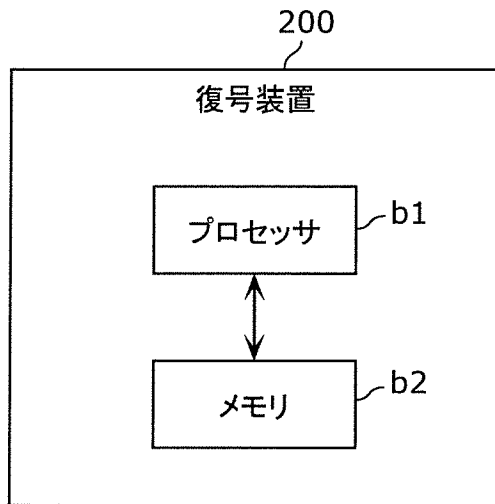
[図45]

<参照情報>

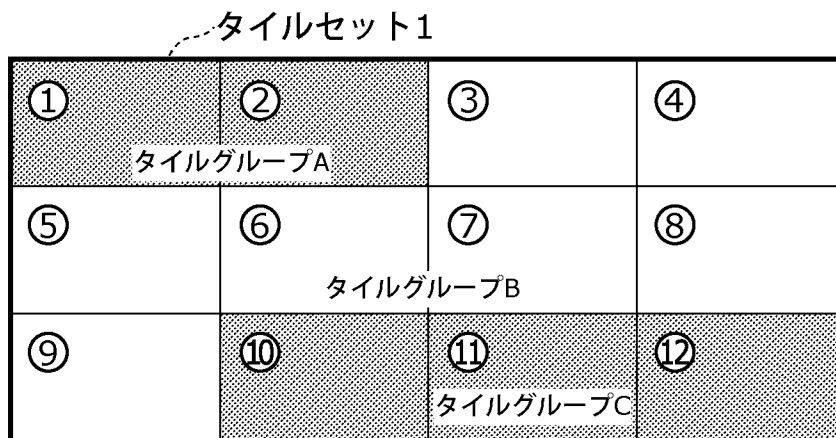
<ストリーム入力>



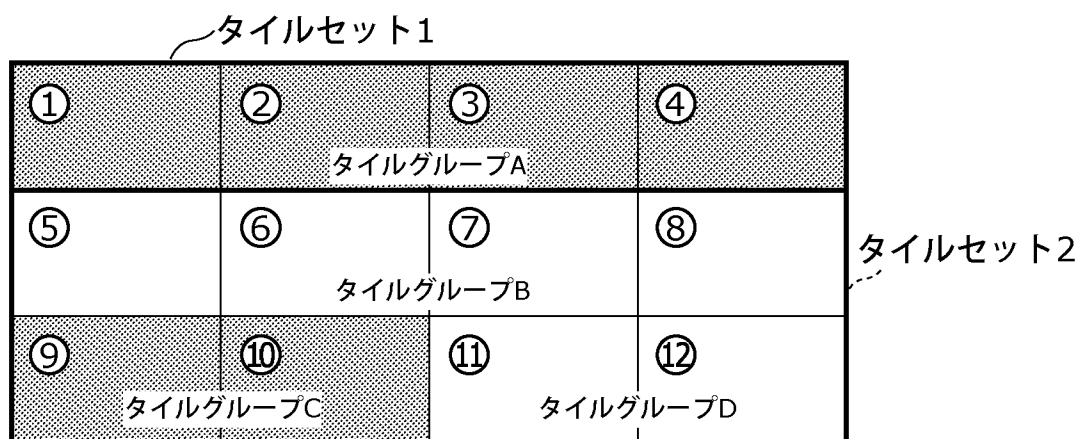
[図46]



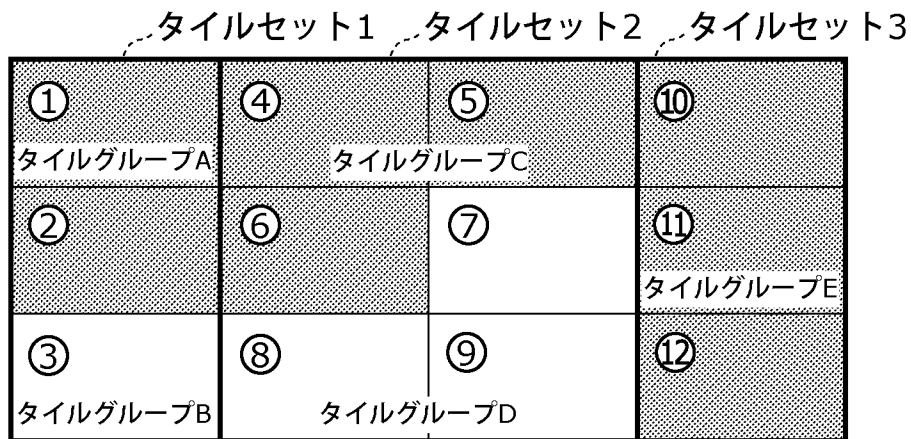
[図47A]



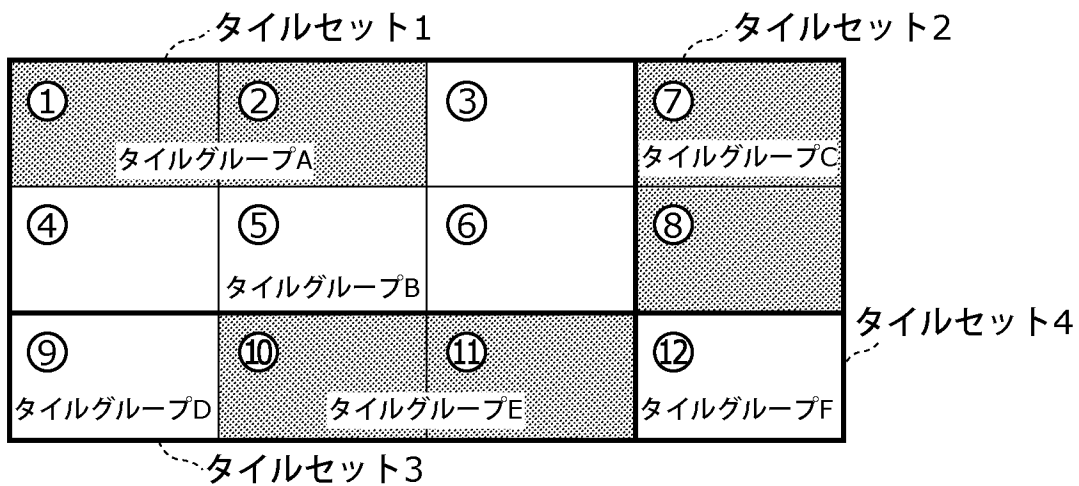
[図47B]



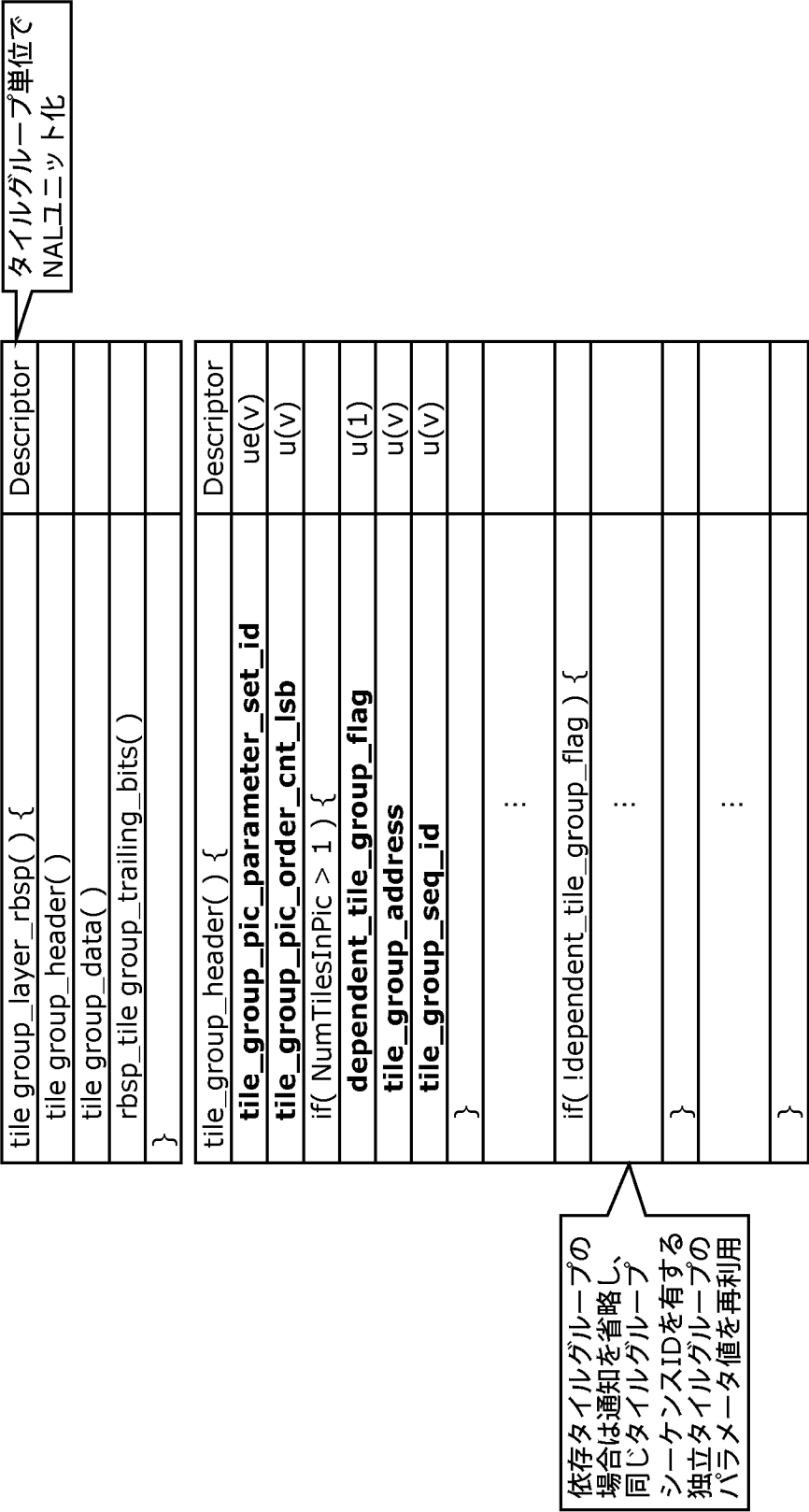
[図47C]



[図47D]



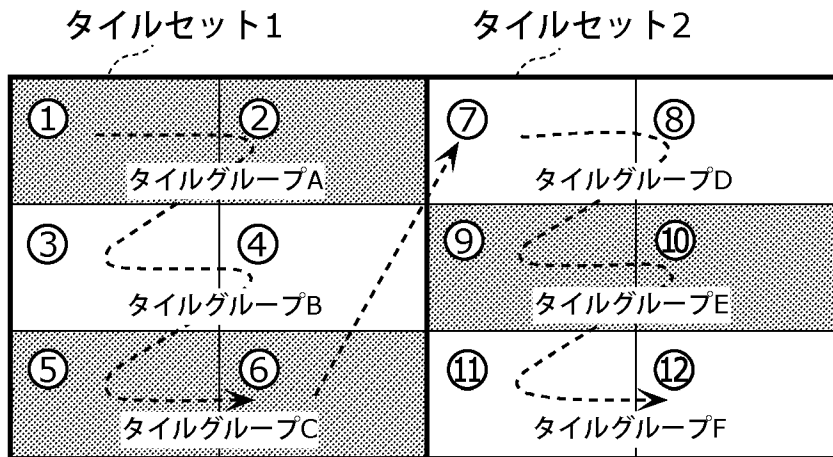
[図48A]



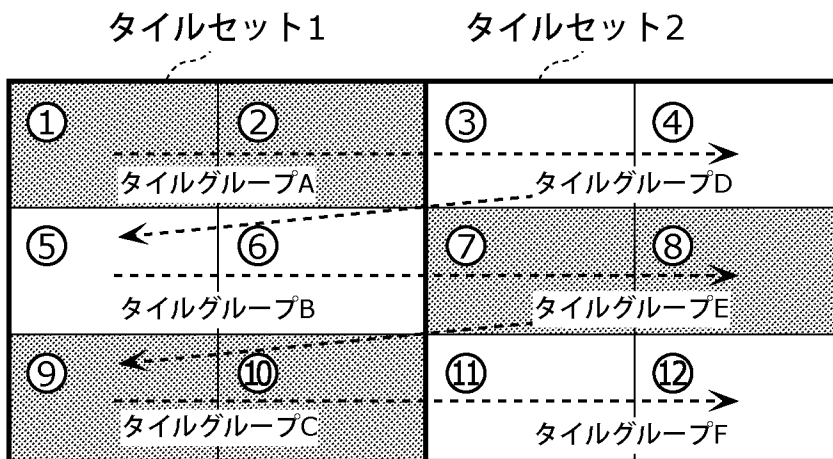
[48B]

tile_group_data() {	Descriptor
tileIdx = tile_group_address	
do {	
ctbAddrInTs = FirstCtbAddrTs[tileIdx]	
for(i = 0; i < NumCtusInTile[tileIdx]; i++, ctbAddrInTs++) {	
CtbAddrInRs = CtbAddrTsToRs[ctbAddrInTs]	
coding_tree_unit()	
}	
end_of_tile_group_flag	ae(v)
end_of_tile_one_bit /* equal to 1 */	ae(v)
if(!end_of_tile_group_flag)	
byte_alignment()	
tileIdx++	
} while(!end_of_tile_group_flag)	
}	

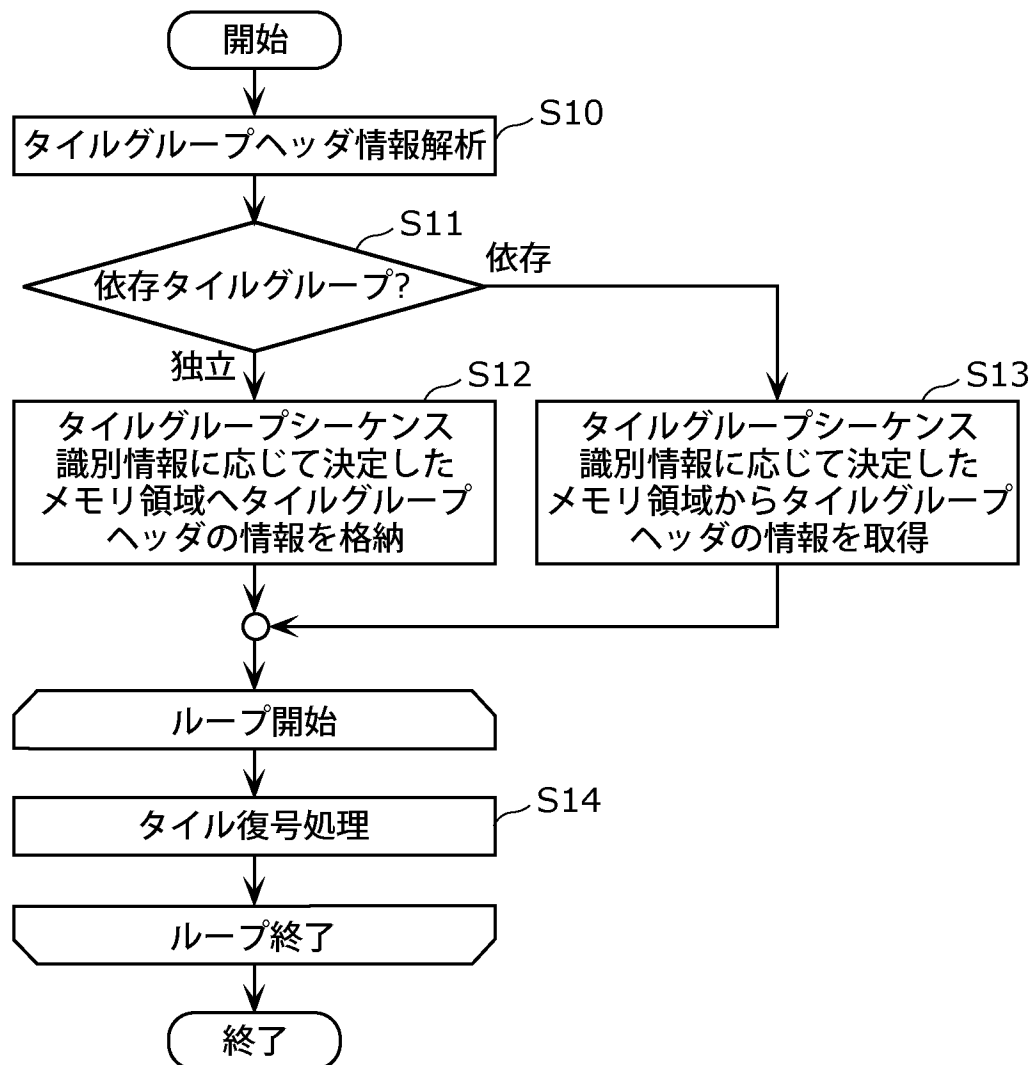
[図49A]



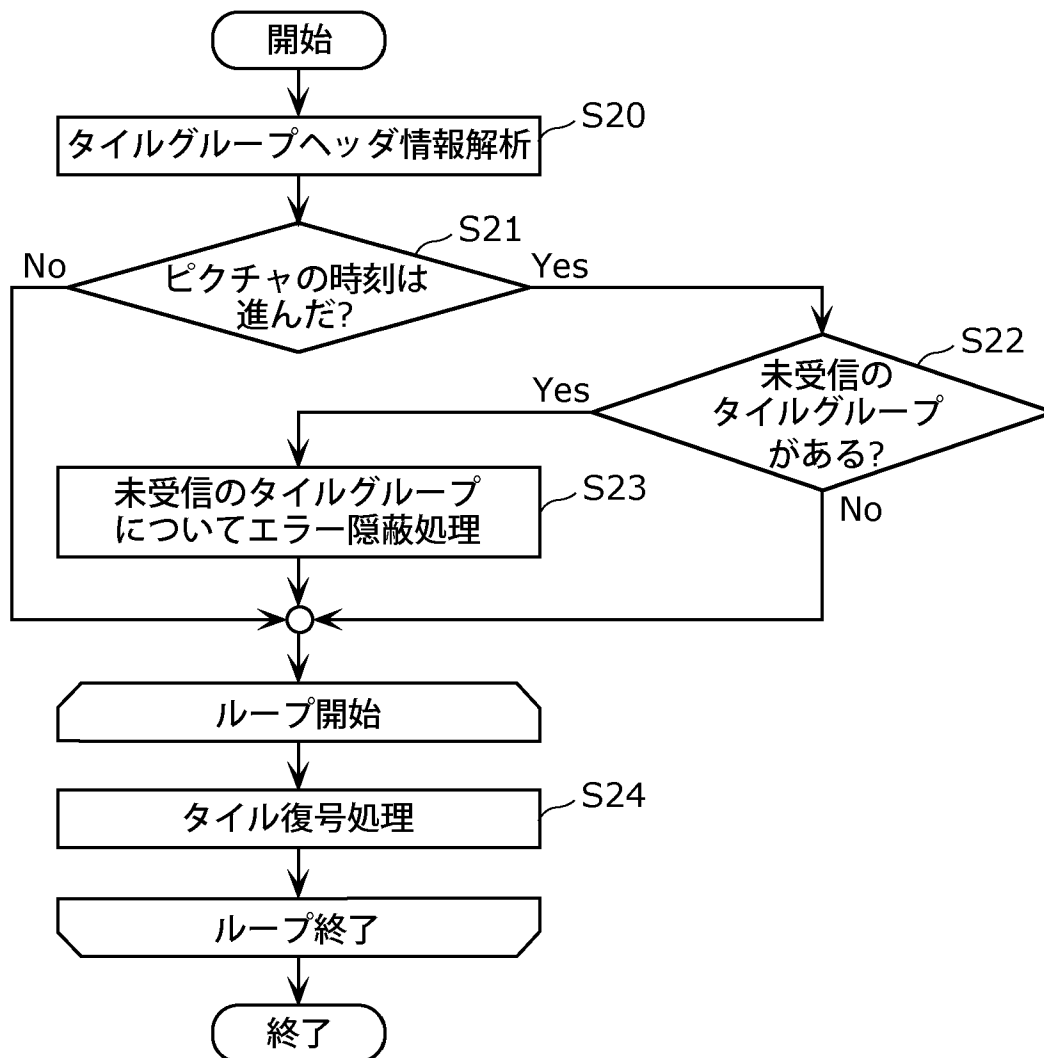
[図49B]



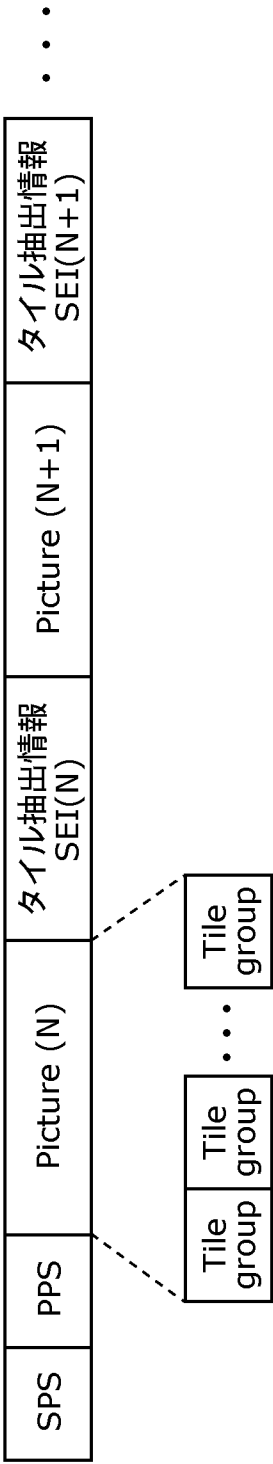
[図50A]



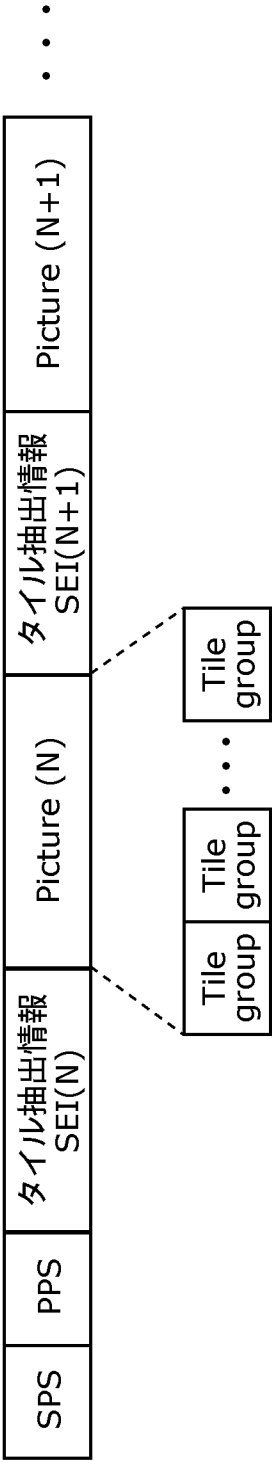
[図50B]



[図51A]



[図51B]

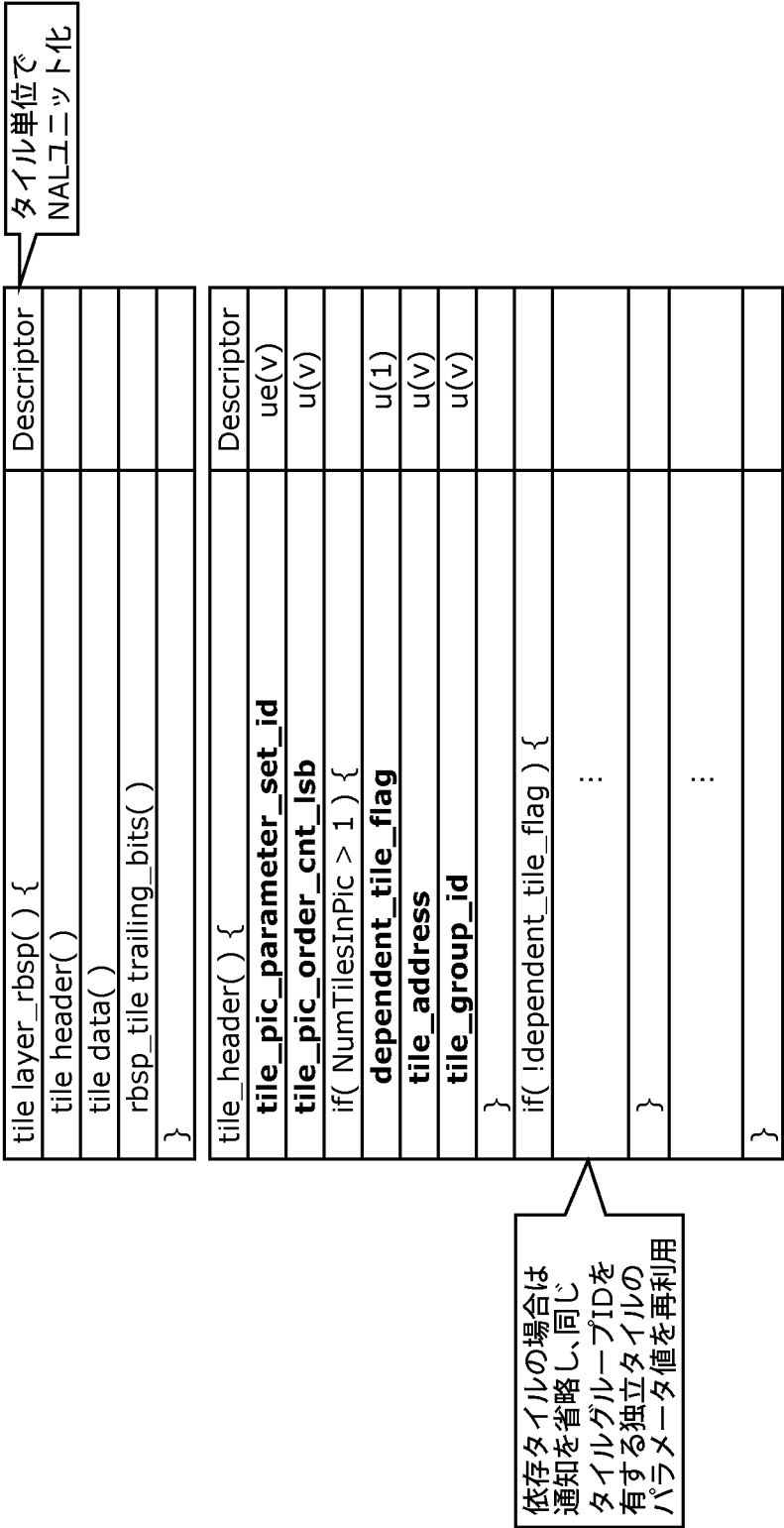


[図52]

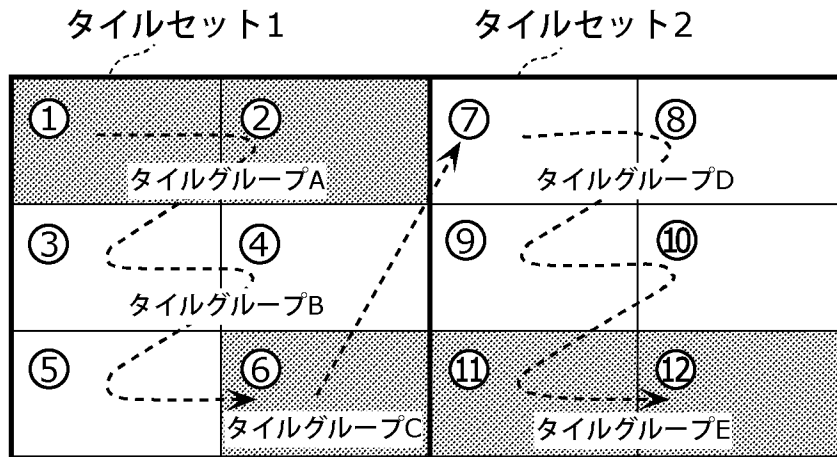
tile_group_extraction_info(payloadSize) {	Descriptor
num_tile_groups_minus1	ue(v)
offset_len_minus1	ue(v)
arbitrary_tile_group_order_flag	u(1)
for(i = 0; i <= num_tile_groups_minus1; i++){	
dependent_tile_group_flag[i]	u(1)
tile_group_address[i]	u(v)
tile_group_seq_id[i]	u(v)
num_tiles_in_tile_group_minus1[i]	ue(v)
for(j = 0; j <= num_tiles_in_tile_group_minus1[i]; j++){	
entry_point_offset_minus1[i][j]	u(v)
}	
}	
}	

各タイルグループに含まれる
タイルの数と各タイルの
先頭バイト位置を符号化

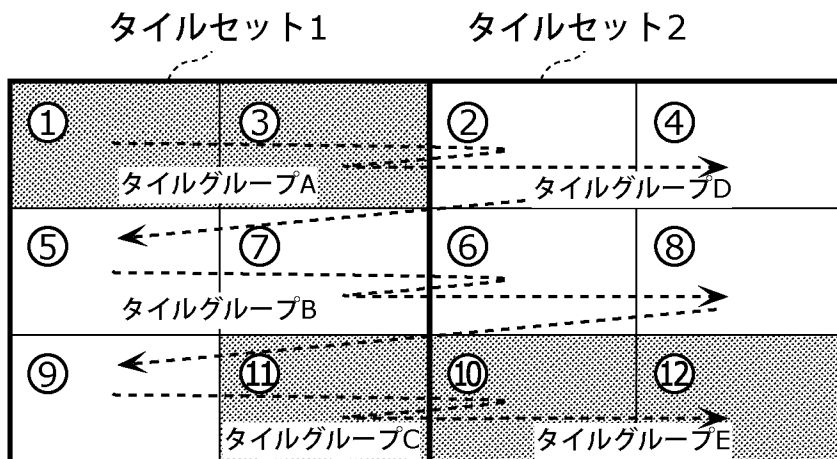
[図53]



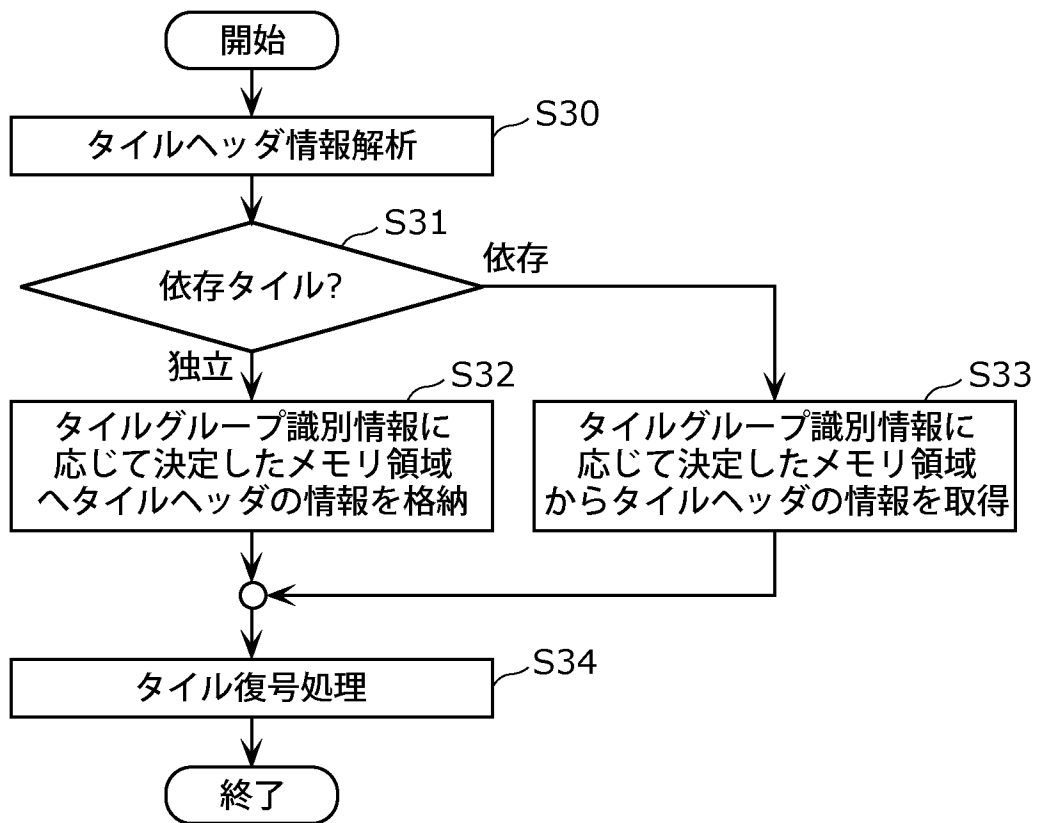
[図54A]



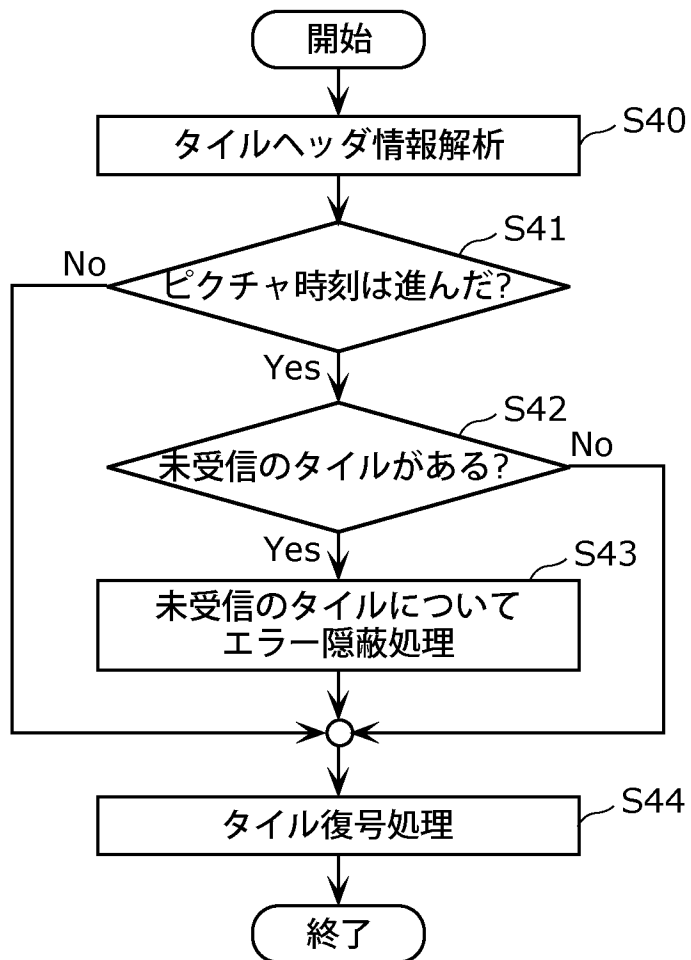
[図54B]



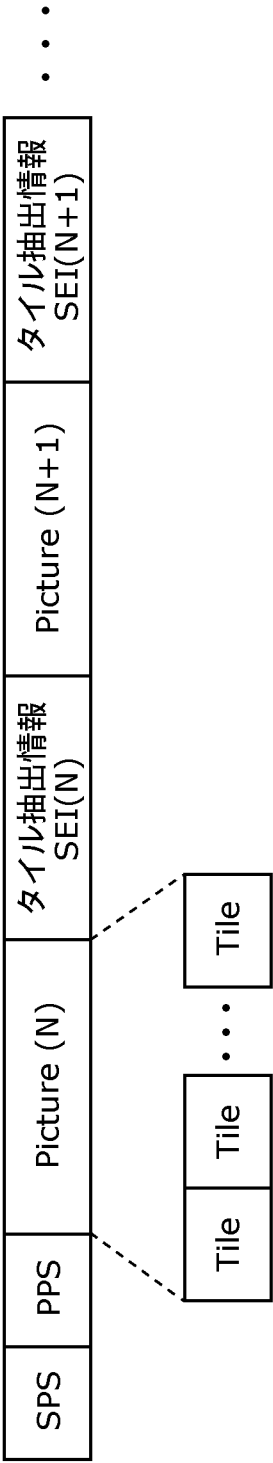
[図55A]



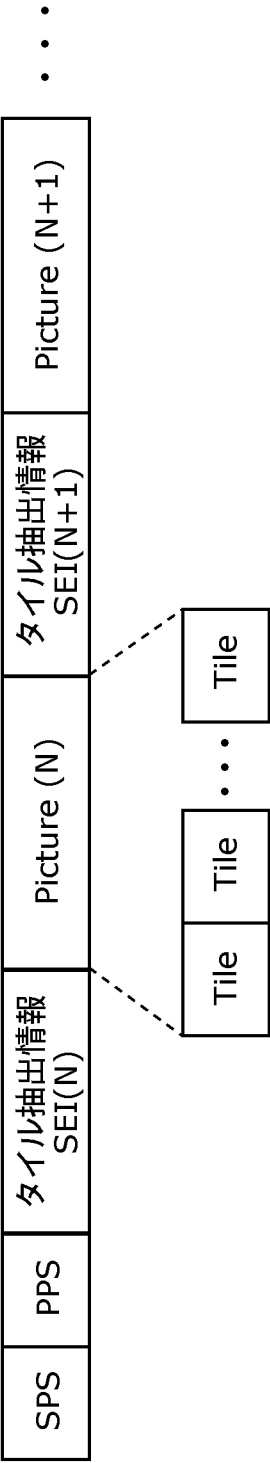
[図55B]



[図56A]



[図56B]

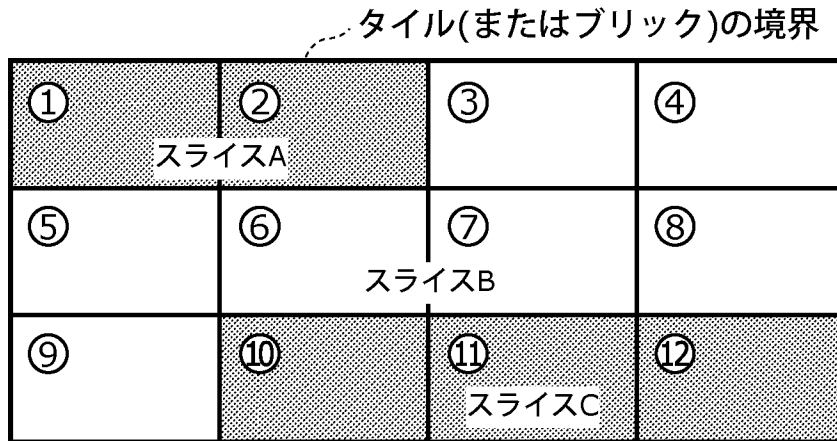


[図57]

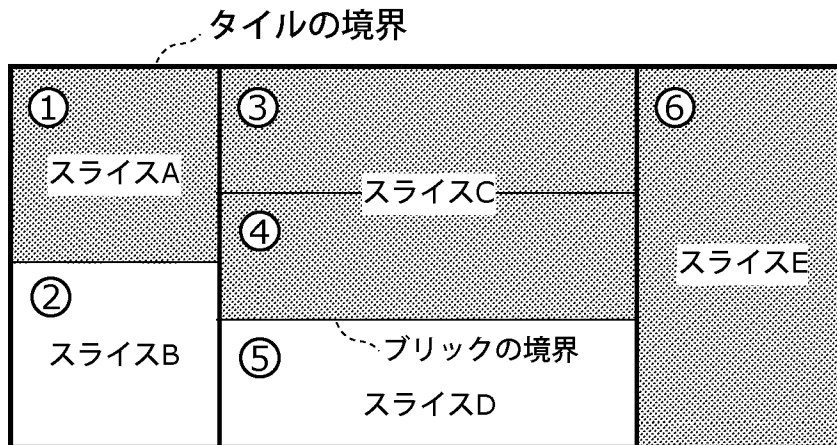
tile_extraction_info() {	Descriptor
num_tile_groups_minus1	ue(v)
arbitrary_tile_order_flag	u(1)
for(i = 0; i <= num_tile_groups_minus1; i++){	
tile_group_address[i]	u(v)
tile_group_id[i]	u(v)
num_tiles_in_tile_group_minus1[i]	ue(v)
}	
}	

各タイルグループに含まれる
タイルの数を符号化

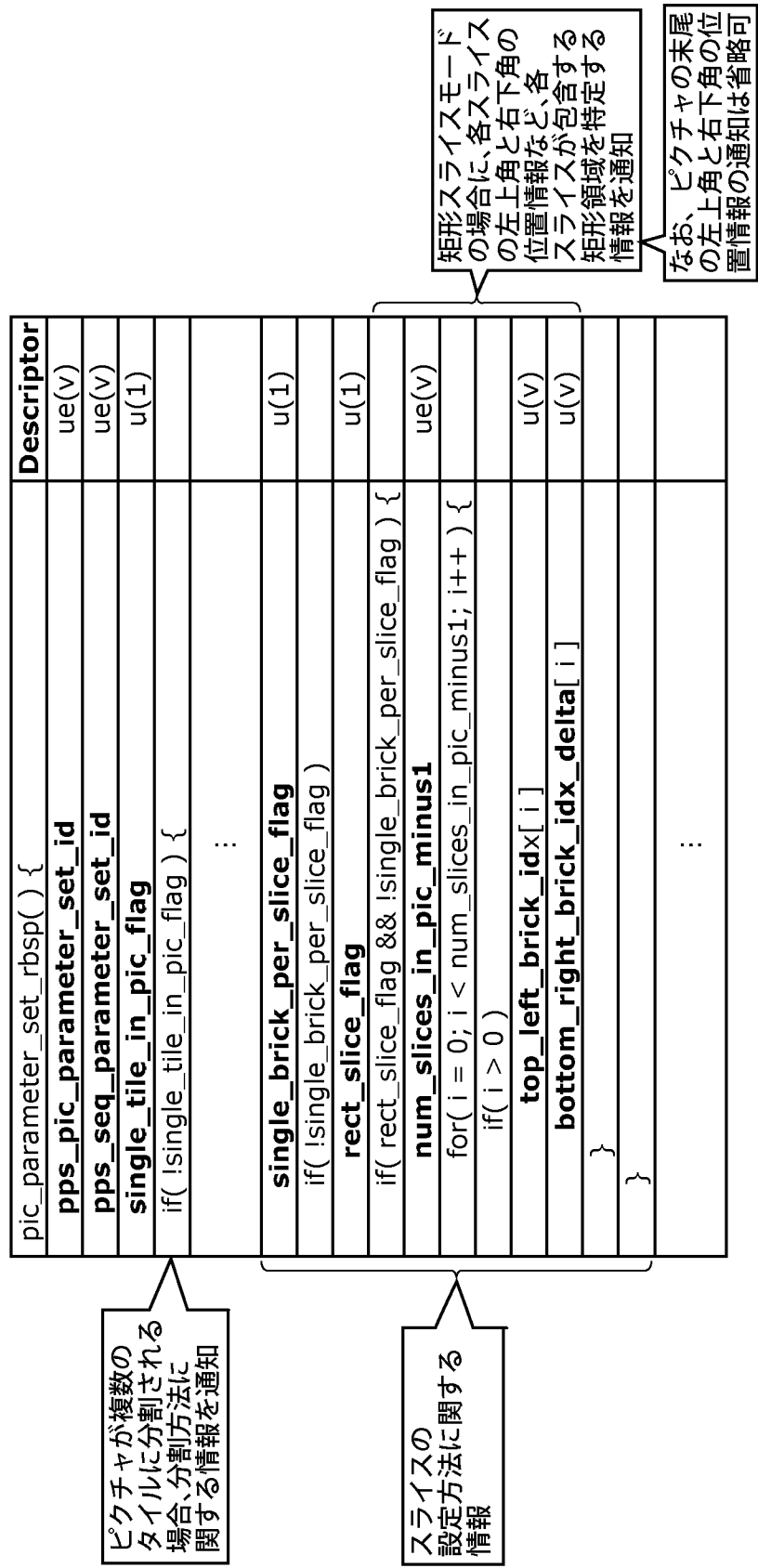
[図58A]



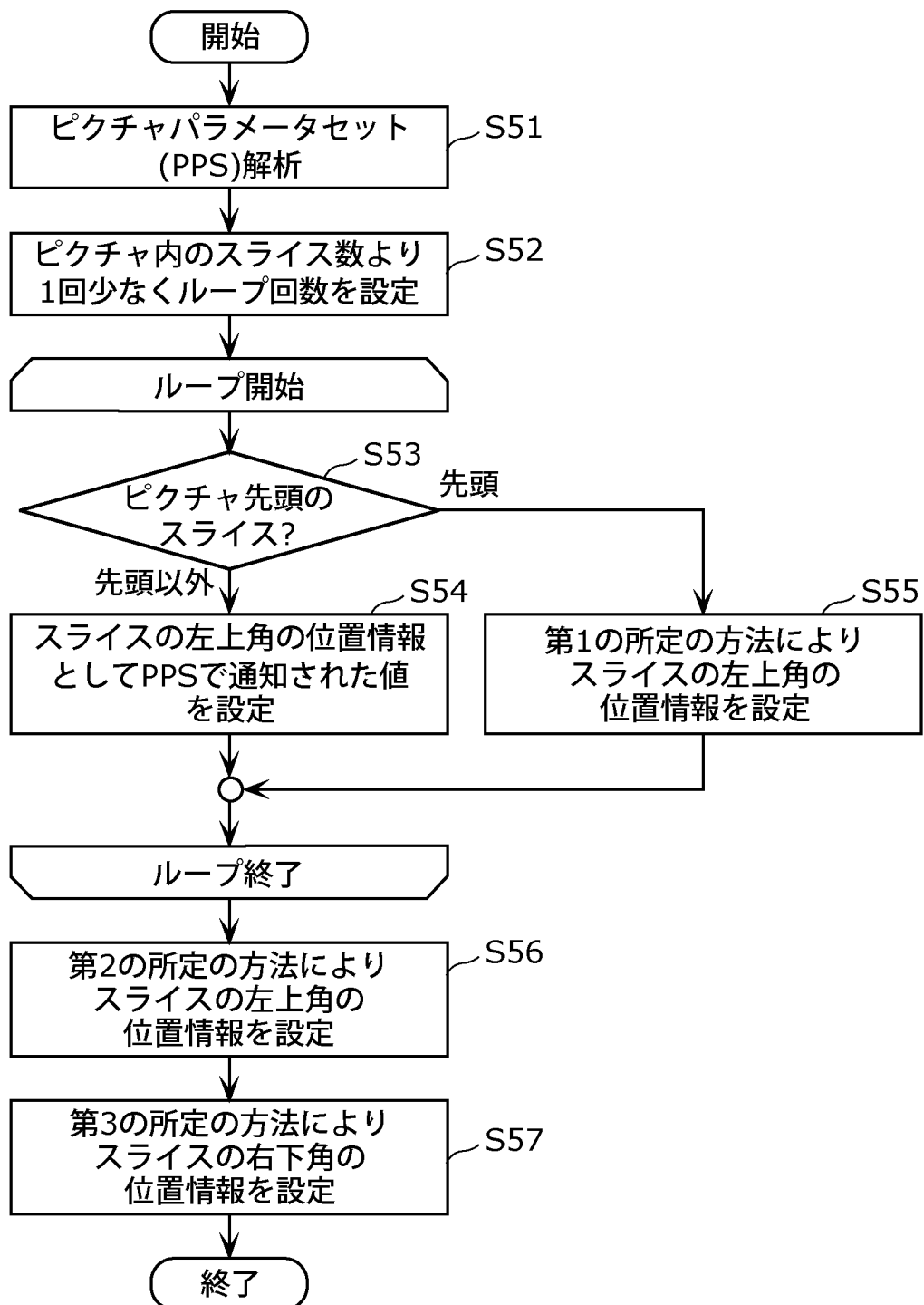
[図58B]



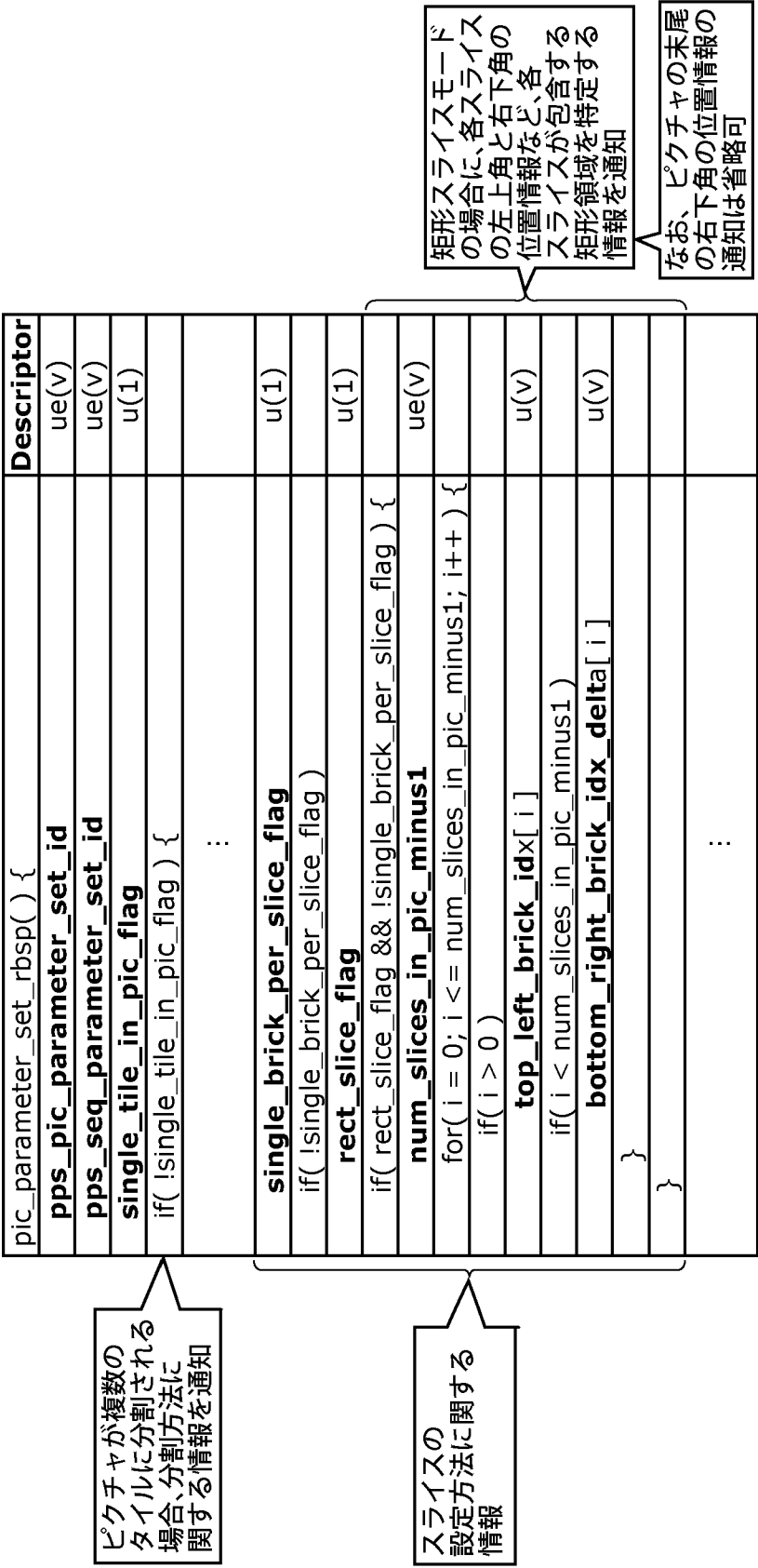
[図59]



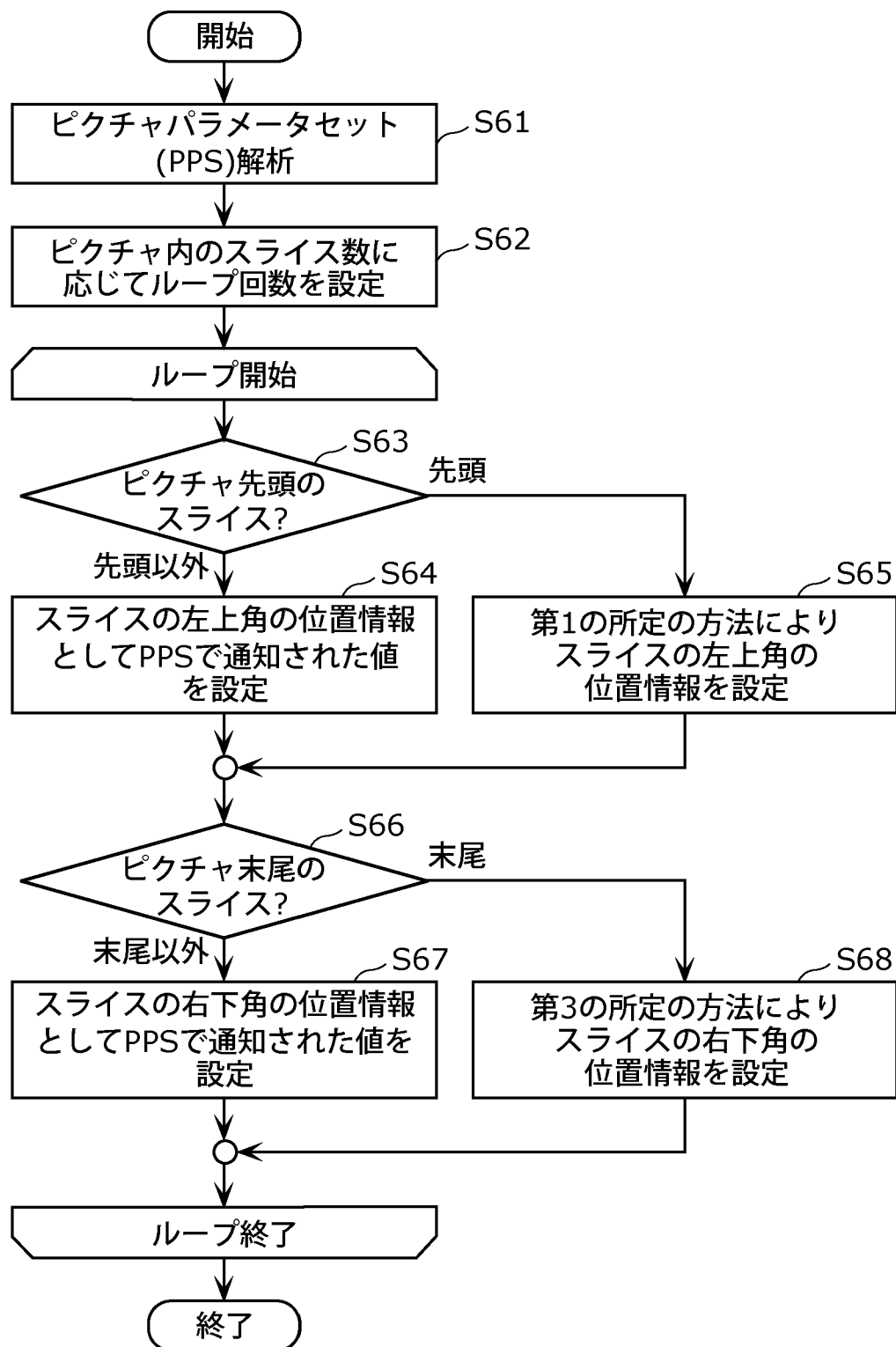
[図60]



[図61]



[図62]



[図63]

pic_parameter_set_rbsp() {	Descriptor
pps_pic_parameter_set_id	ue(v)
pps_seq_parameter_set_id	ue(v)
single_tile_in_pic_flag	u(1)
if(!single_tile_in_pic_flag) {	
brick_splitting_present_flag	u(1)
for(i = 0; brick_splitting_present_flag	
&& i < NumTilesInPic; i++) {	
:	
}	
single_brick_per_slice_flag	u(1)
if(!single_brick_per_slice_flag	
&& !brick_splitting_present_flag)	
rect_slice_flag	u(1)
if(rect_slice_flag && !single_brick_per_slice_flag) {	
:	
}	
:	

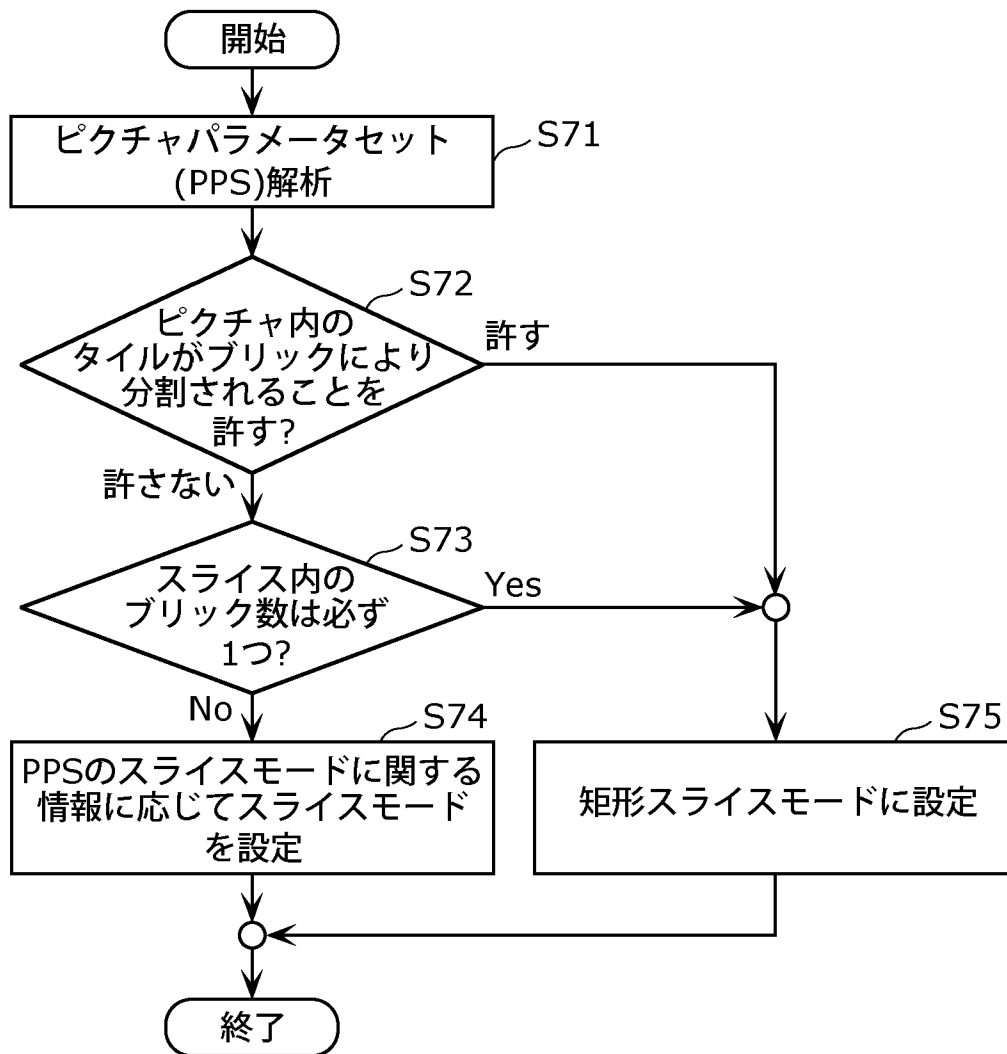
スライスの設定方法に関する情報

ピクチャが複数のタイルに分割される場合、分割方法に関する情報を通知

ブリックによるタイル分割方法に関する情報

ラスタスキャンスライスモードで使用しない処理は、実行される場合は、スライスモードに関する情報の通知を省略可

[図64]



[図65]

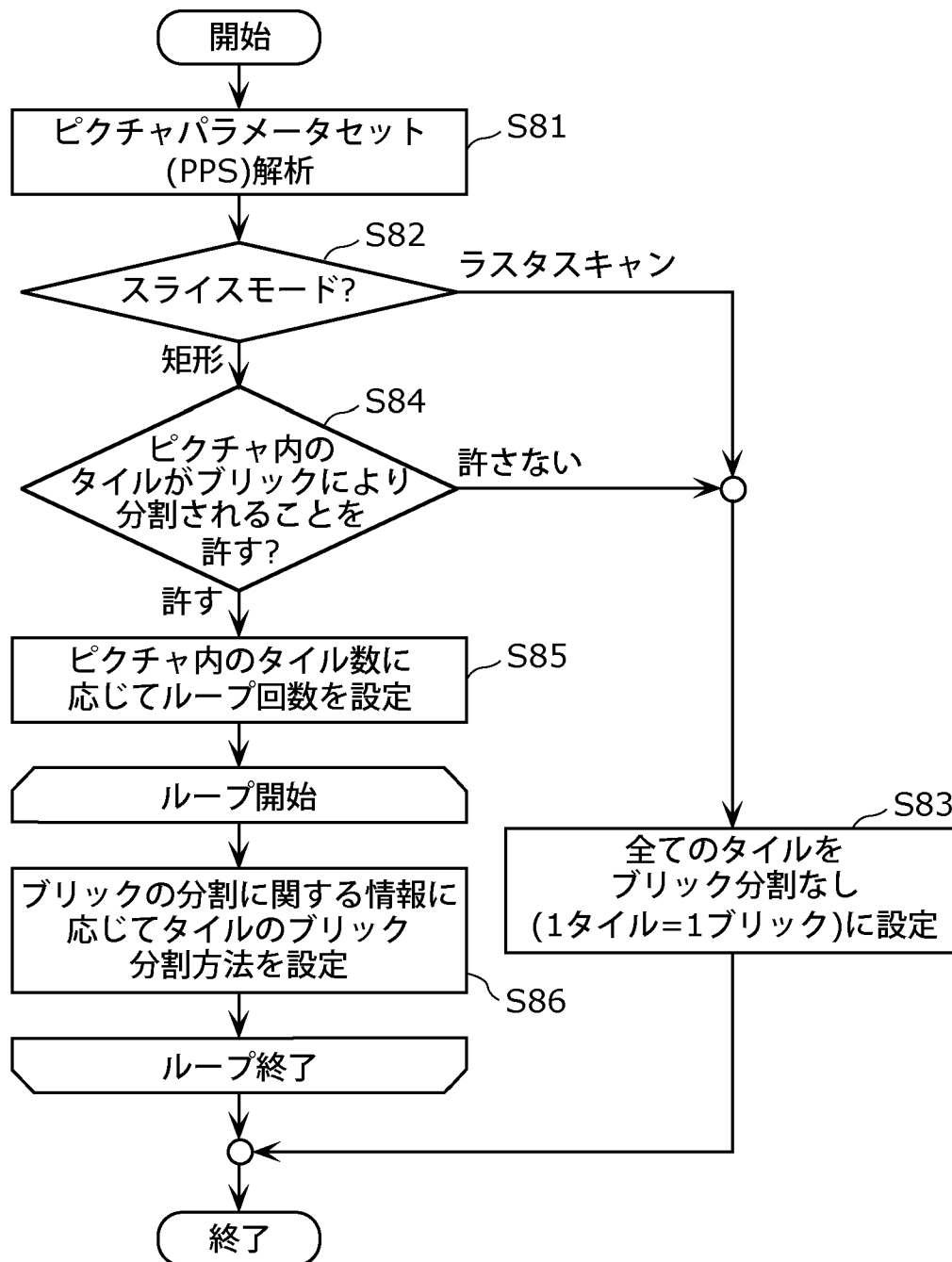
	Descriptor
pic_parameter_set_rbsp() {	
pps_pic_parameter_set_id	ue(v)
pps_seq_parameter_set_id	ue(v)
single_tile_in_pic_flag	u(1)
if(!single_tile_in_pic_flag) {	
:	
single_brick_per_slice_flag	u(1)
if(!single_brick_per_slice_flag)	
rect_slice_flag	u(1)
if(rect_slice_flag)	
brick_splitting_present_flag	u(1)
for(i = 0; brick_splitting_present_flag	
&& i < NumTilesInPic; i++) {	
brick_split_flag[i]	u(1)
if(brick_split_flag[i]) {	
uniform_brick_spacing_flag[i]	u(1)
:	
}	
}	
}	
:	

ピクチャが複数のタイルに分割される場合、分割方法に関する情報を通知

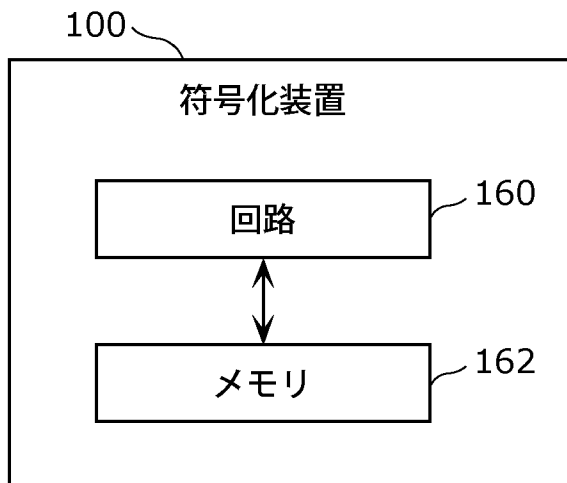
矩形スライスの場合は、ピクチャ内のタイルがブリックにより分割されることを許すか否かを示す情報を通知

ブリック分割を行う場合に、各タイルのブリック分割方法(分割有無、分割サイズなど)を特定する情報を通知

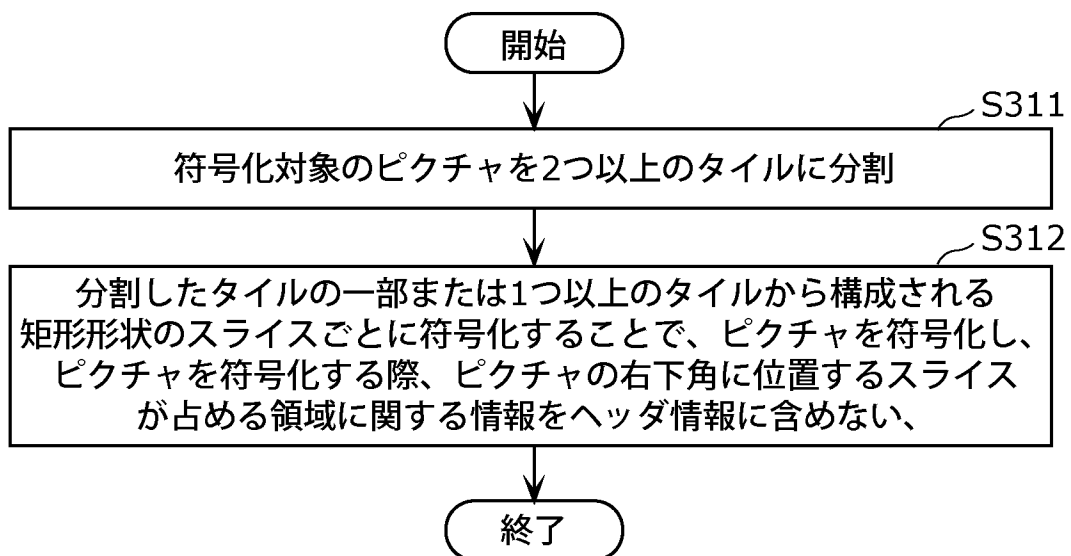
[図66]



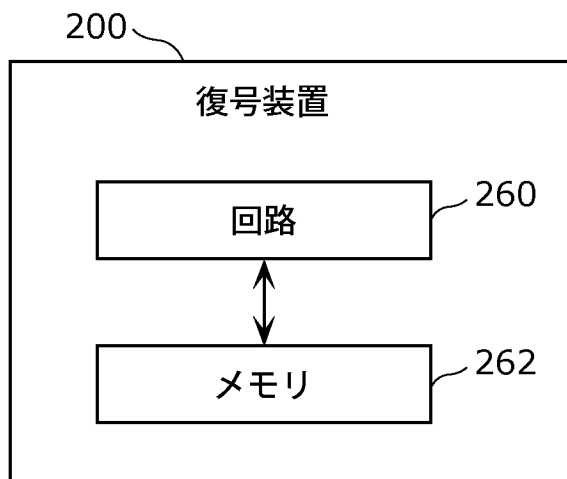
[図67]



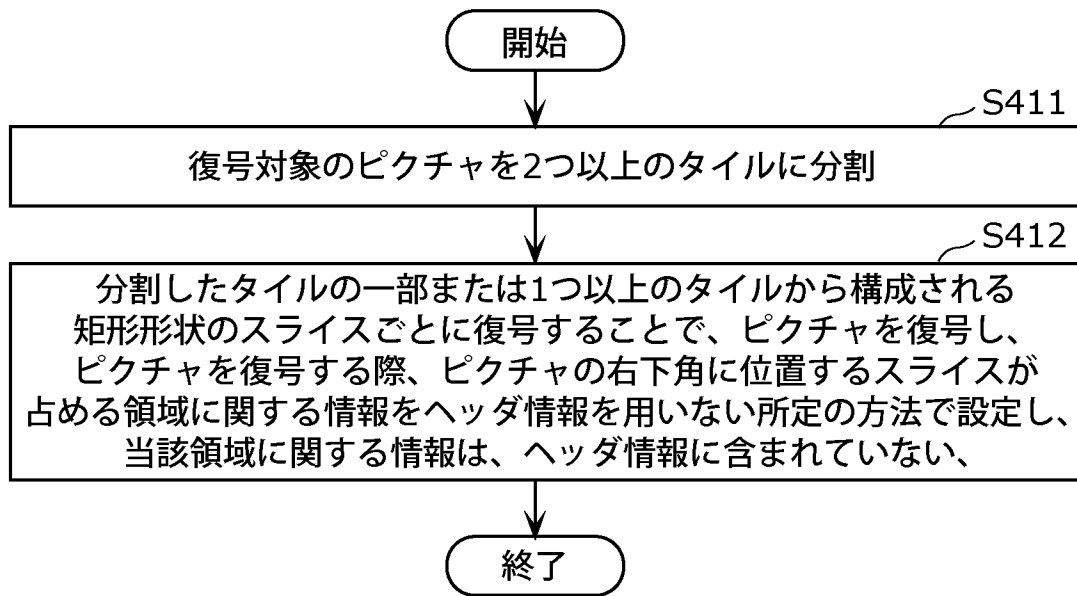
[図68]



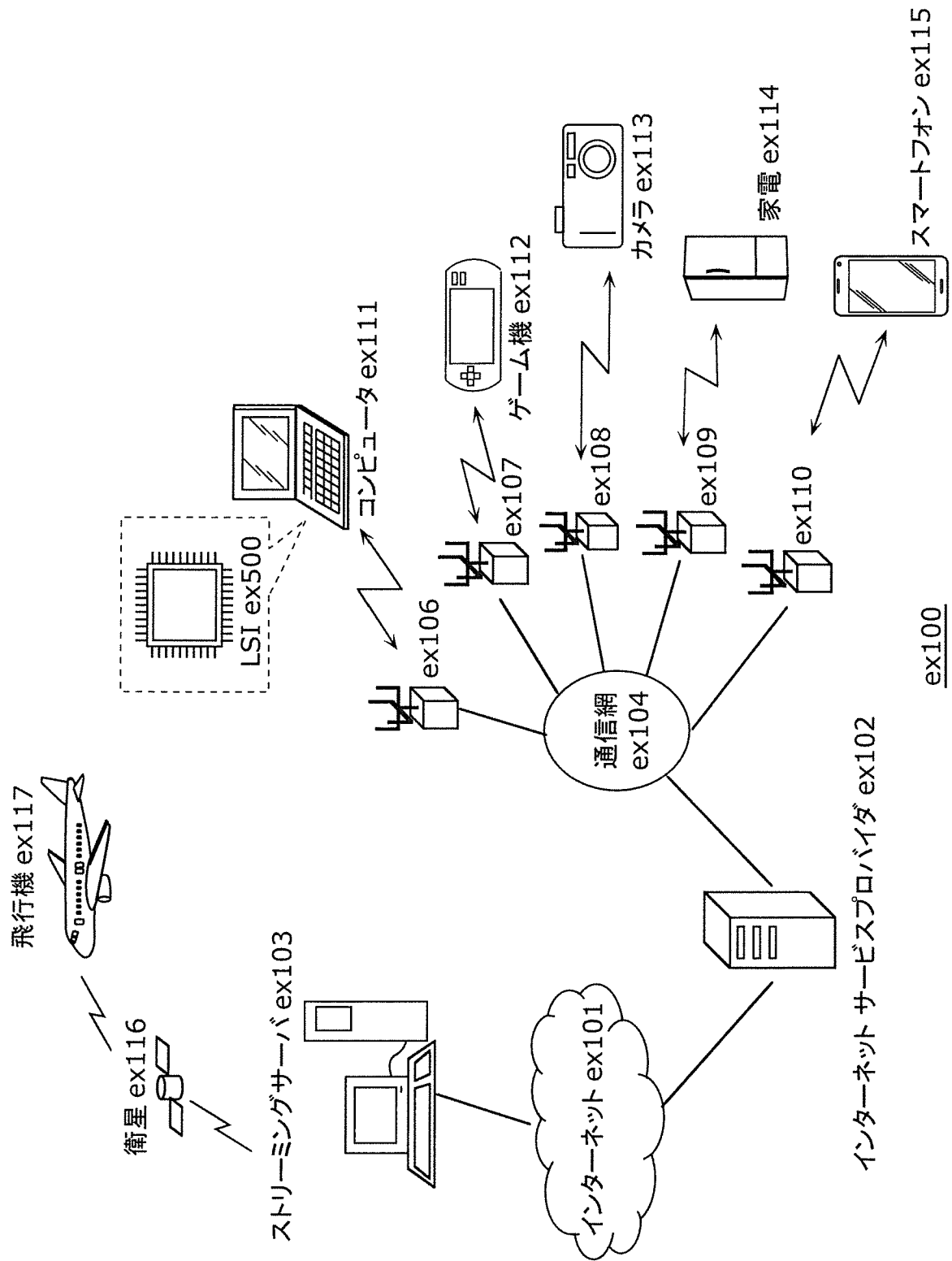
[図69]



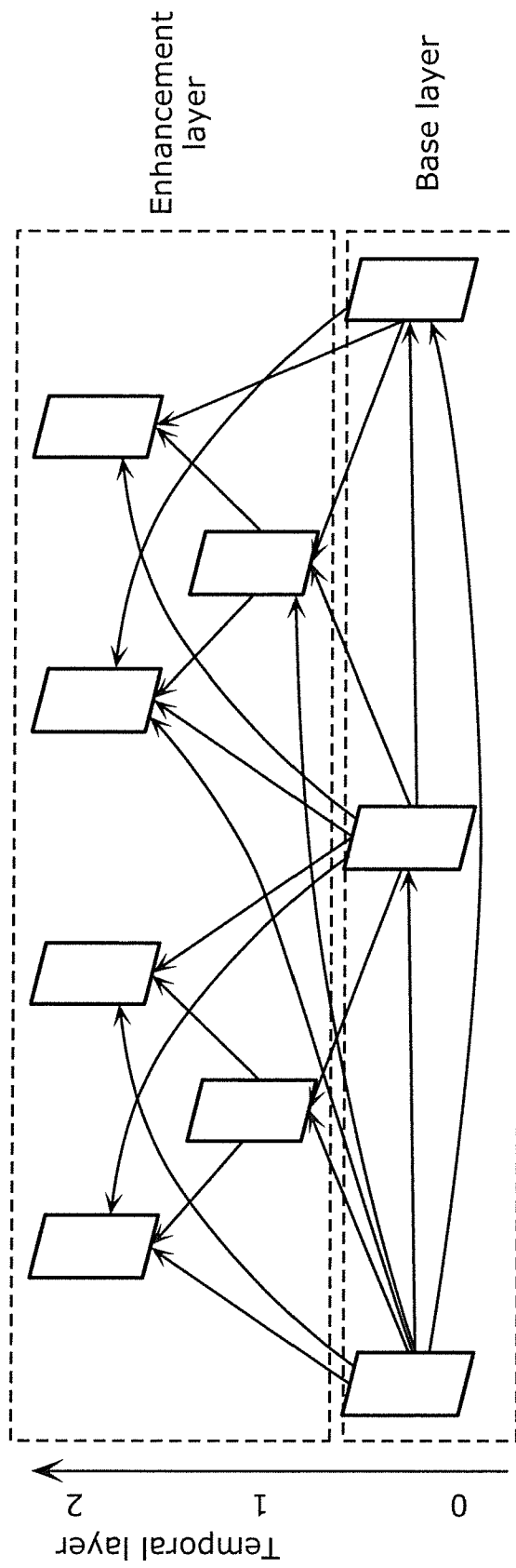
[図70]



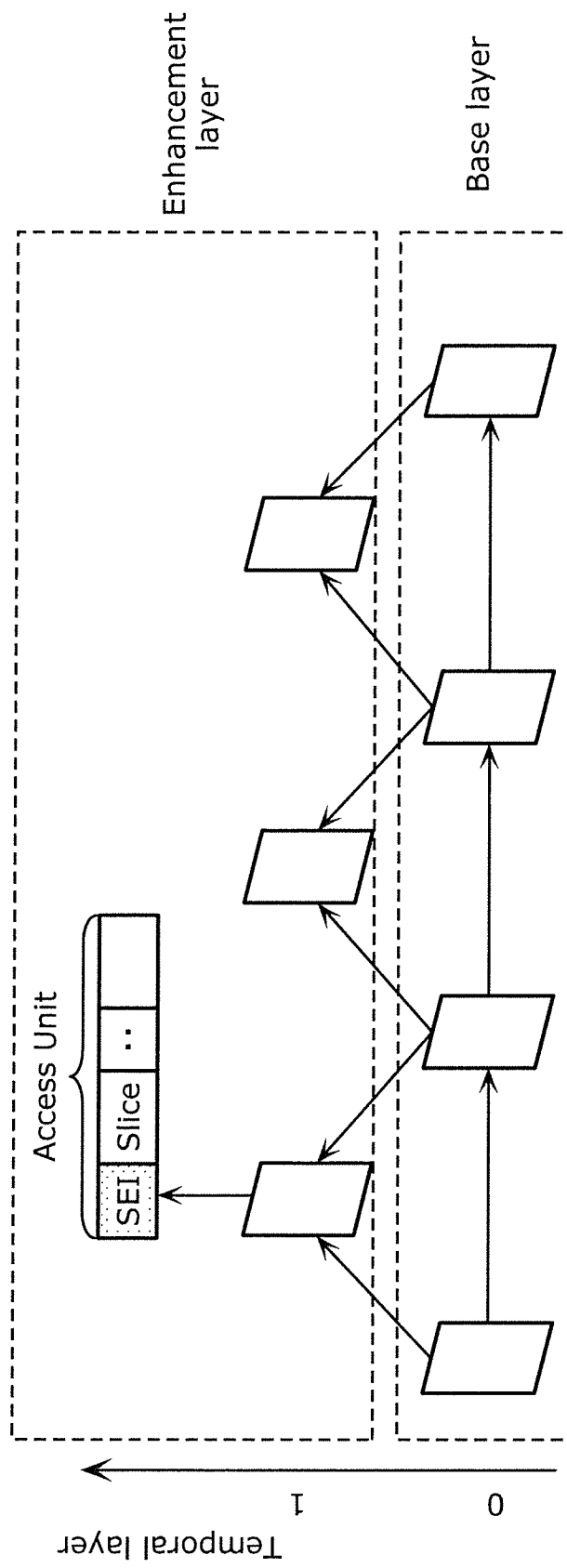
[図71]



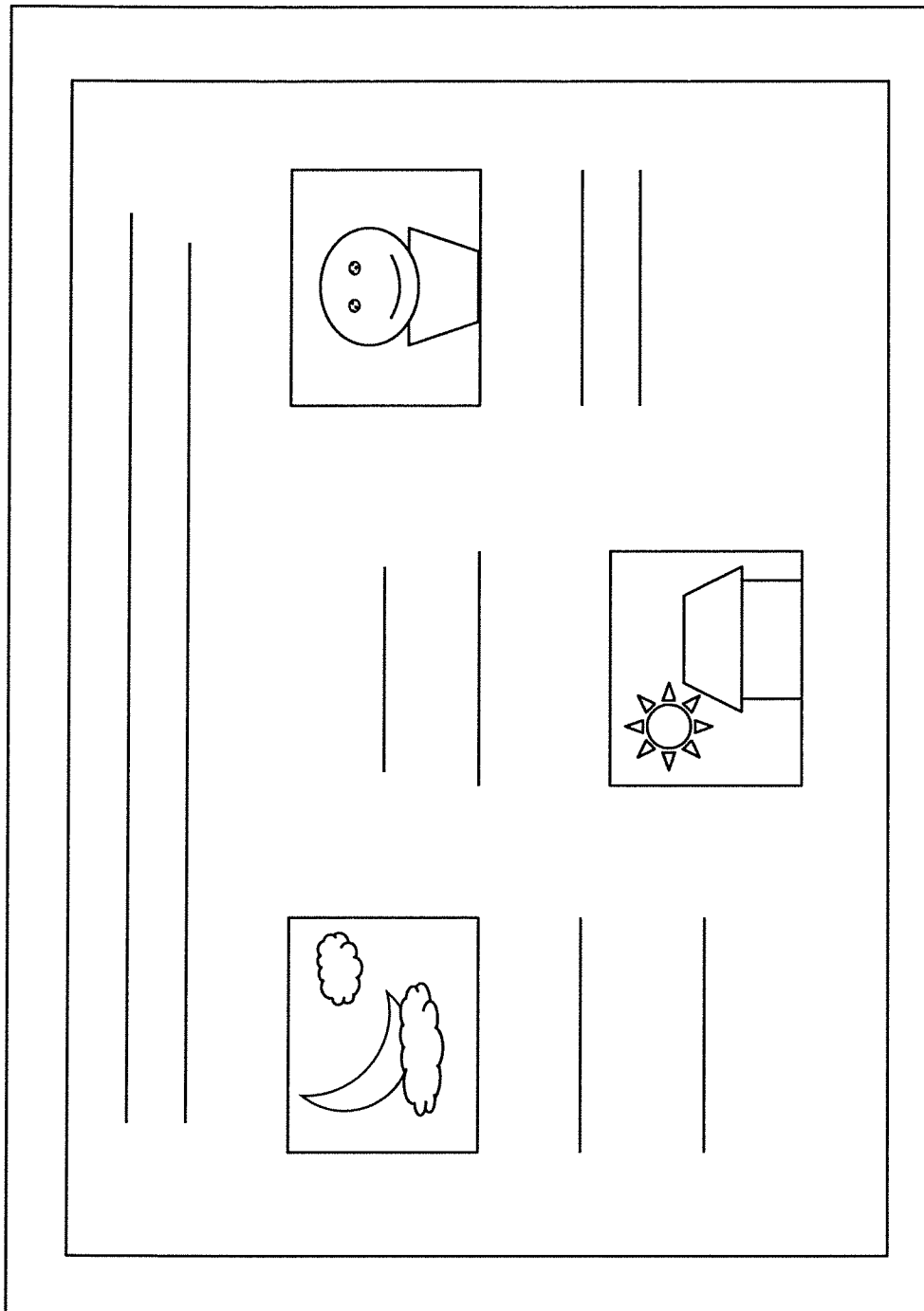
[図72]



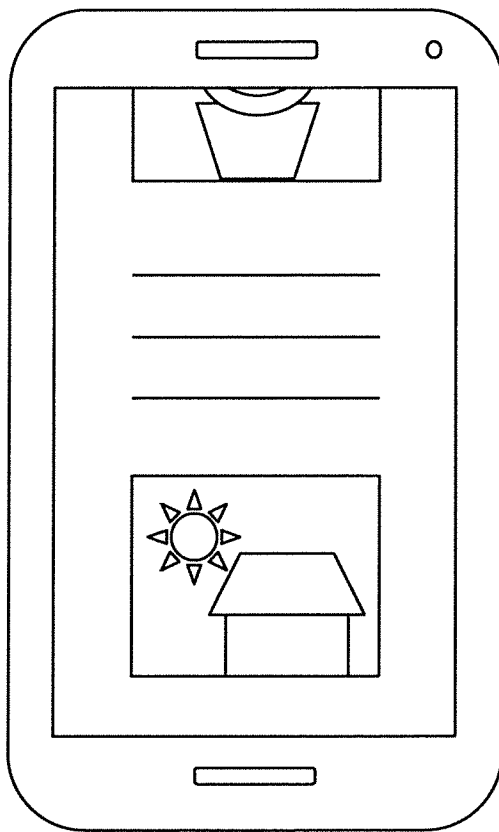
[図73]



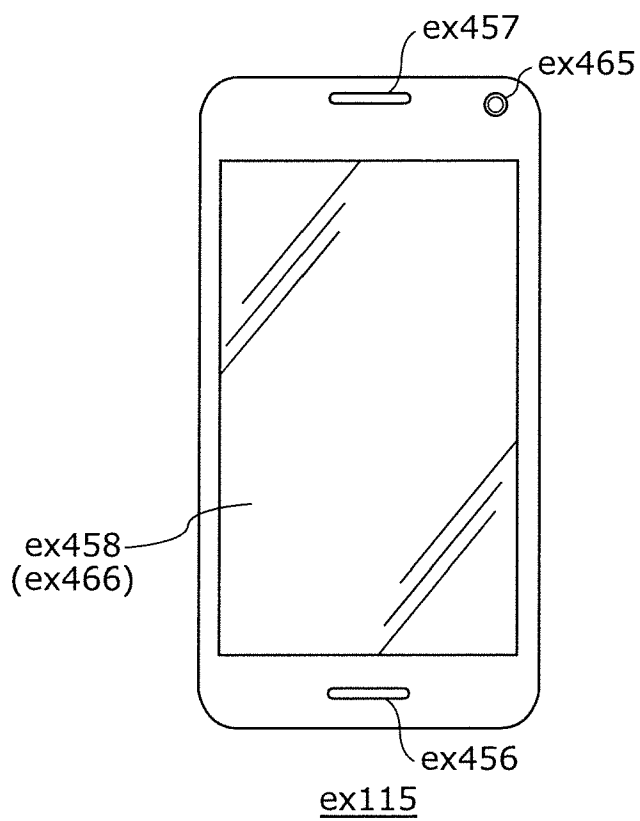
[図74]



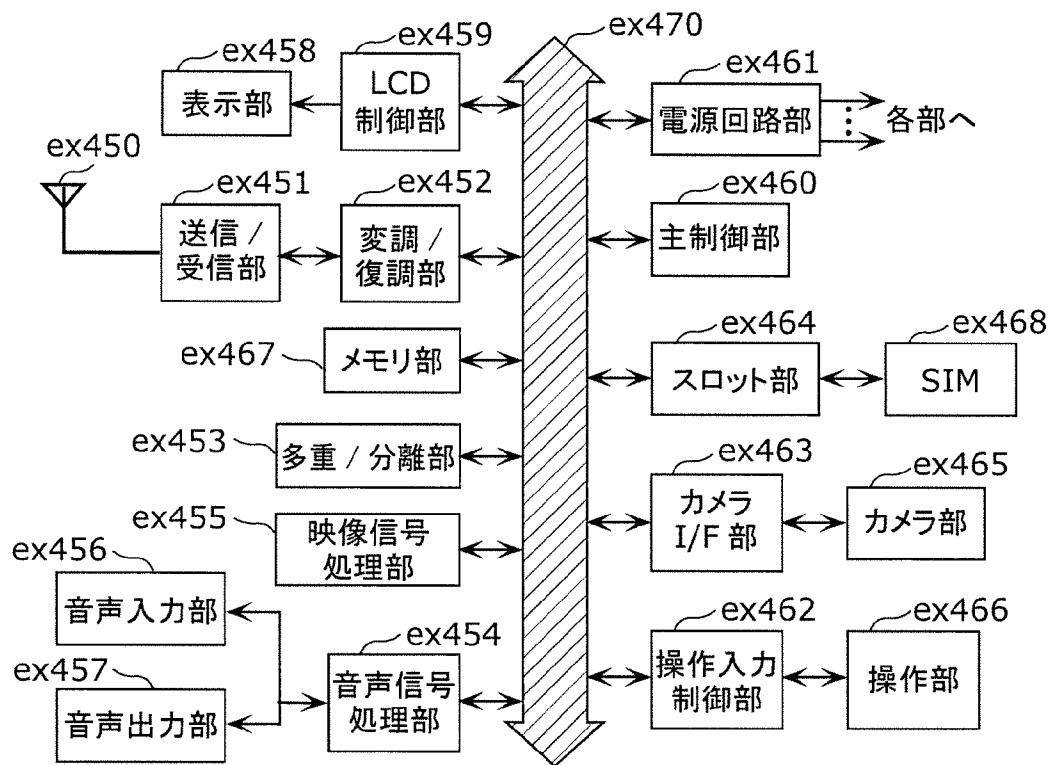
[図75]



[図76]



[図77]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2019/047886

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl. H04N19/70 (2014.01) i

FI: H04N19/70

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl. H04N19/00-19/98

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Published examined utility model applications of Japan 1922-1996

Published unexamined utility model applications of Japan 1971-2020

Registered utility model specifications of Japan 1996-2020

Published registered utility model applications of Japan 1994-2020

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	SJOBERG, R. et al., Tile groups for VVC, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 12th Meeting: Macao, CN, 25 September 2018, [JVET-L0415-v1], column 2	1-12
P, X	DRUGEON, V. et al., AHG17: On signalling of bottom right brick for rectangular slices, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 28 June 2019, [JVET-00225] (version 2), column 3.2	1-12
P, X	LIM, W. et al., AHG12: On brick signaling, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 20 June 2019, [JVET-00156-v1], column 2	1-12

☒ Further documents are listed in the continuation of Box C.	☐ See patent family annex.
--	---

* Special categories of cited documents:	"I" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"E" earlier application or patent but published on or after the international filing date	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"&" document member of the same patent family
"O" document referring to an oral disclosure, use, exhibition or other means	
"P" document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search 03.02.2020	Date of mailing of the international search report 10.02.2020
Name and mailing address of the ISA/ Japan Patent Office 3-4-3, Kasumigaseki, Chiyoda-ku, Tokyo 100-8915, Japan	Authorized officer Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2019/047886

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
P, X	CHOI, B. et al., AHG12: Improvements on slice, tile and brick signaling, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 02 July 2019, [JVET-00338-v2], column 2	1-12
P, X	BORDES, P. et al., AHG17: On brick index signalling, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 25 June 2019, [JVET-00403-v1], column 2	1-12

A. 発明の属する分野の分類（国際特許分類（IPC）） H04N 19/70(2014.01)i FI: H04N19/70														
B. 調査を行った分野														
調査を行った最小限資料（国際特許分類（IPC）） H04N19/00-19/98														
最小限資料以外の資料で調査を行った分野に含まれるもの <table border="0"> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2020年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2020年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2020年</td> </tr> </table>			日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2020年	日本国実用新案登録公報	1996-2020年	日本国登録実用新案公報	1994-2020年				
日本国実用新案公報	1922-1996年													
日本国公開実用新案公報	1971-2020年													
日本国実用新案登録公報	1996-2020年													
日本国登録実用新案公報	1994-2020年													
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）														
C. 関連すると認められる文献														
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号												
A	SJOBERG, Rickard et al., Tile groups for VVC, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 12th Meeting: Macao, CN, 2018.09.25, [JVET-L0415-v1] 第2欄	1-12												
P, X	DRUGEON, Virginie et al., AHG17: On signalling of bottom right brick for rectangular slices, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 2019.06.28, [JVET-00225] (version 2) 第3.2欄	1-12												
P, X	LIM, Woong et al., AHG12: On brick signaling, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 2019.06.20, [JVET-00156-v1] 第2欄	1-12												
P, X	CHOI, Byeongdoo et al., AHG12: Improvements on Slice, Tile and Brick signaling, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 2019.07.02, [JVET-00338-v2] 第2欄	1-12												
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。														
<table border="0"> <tr> <td>* 引用文献のカテゴリー</td> <td>“T” 国際出願日又は優先日後に公表された文献であって出願と抵触するものではなく、発明の原理又は理論の理解のために引用するもの</td> </tr> <tr> <td>“A” 特に関連のある文献ではなく、一般的技術水準を示すもの</td> <td>“X” 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの</td> </tr> <tr> <td>“E” 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの</td> <td>“Y” 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの</td> </tr> <tr> <td>“L” 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）</td> <td>“&” 同一パテントファミリー文献</td> </tr> <tr> <td>“O” 口頭による開示、使用、展示等に言及する文献</td> <td></td> </tr> <tr> <td>“P” 国際出願日前で、かつ優先権の主張の基礎となる出願の日の後に公表された文献</td> <td></td> </tr> </table>			* 引用文献のカテゴリー	“T” 国際出願日又は優先日後に公表された文献であって出願と抵触するものではなく、発明の原理又は理論の理解のために引用するもの	“A” 特に関連のある文献ではなく、一般的技術水準を示すもの	“X” 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの	“E” 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの	“Y” 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの	“L” 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）	“&” 同一パテントファミリー文献	“O” 口頭による開示、使用、展示等に言及する文献		“P” 国際出願日前で、かつ優先権の主張の基礎となる出願の日の後に公表された文献	
* 引用文献のカテゴリー	“T” 国際出願日又は優先日後に公表された文献であって出願と抵触するものではなく、発明の原理又は理論の理解のために引用するもの													
“A” 特に関連のある文献ではなく、一般的技術水準を示すもの	“X” 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの													
“E” 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの	“Y” 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの													
“L” 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）	“&” 同一パテントファミリー文献													
“O” 口頭による開示、使用、展示等に言及する文献														
“P” 国際出願日前で、かつ優先権の主張の基礎となる出願の日の後に公表された文献														
国際調査を完了した日 03.02.2020	国際調査報告の発送日 10.02.2020													
名称及びあて先 日本国特許庁(ISA/JP) 〒100-8915 日本国 東京都千代田区霞が関三丁目4番3号	権限のある職員（特許庁審査官） 坂東 大五郎 5C 3241 電話番号 03-3581-1101 内線 3541													

C. 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
P, X	BORDES, Philippe et al., AHG17: On brick index signalling, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11 15th Meeting: Gothenburg, SE, 2019.06.25, [JVET-00403-v1] 第2欄	1-12