

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成17年9月15日(2005.9.15)

【公開番号】特開2002-374129(P2002-374129A)

【公開日】平成14年12月26日(2002.12.26)

【出願番号】特願2002-101735(P2002-101735)

【国際特許分類第7版】

H 03 F 1/32

【F I】

H 03 F 1/32

【手続補正書】

【提出日】平成17年3月30日(2005.3.30)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】請求項24

【補正方法】変更

【補正の内容】

【請求項24】

請求項23記載のプリディストーション歪み補償方法の、入力されてくる入力信号を分配する信号分配ステップと、前記分配された信号の内の一方の信号を利用して歪み信号を発生させる歪み信号発生ステップと、前記分配された信号の内の方の信号と前記発生させられた歪み信号とを合成する信号合成ステップと、前記合成された信号を増幅し出力信号を出力する信号増幅ステップと、前記歪み信号発生ステップにおいて利用される入力電力および/またはバイアス電圧を、(1)前記歪み信号発生ステップにおいて発生させられる歪み信号に含まれる所定の周波数成分の信号振幅の相違の程度と前記信号増幅ステップにおいて発生させられる歪み信号に含まれる前記所定の周波数成分の信号振幅の相違の程度とが所定の関係を有する、および/または(2)前記歪み信号発生ステップにおいて発生させられる歪み信号に含まれる前記所定の周波数成分の位相の差と前記信号増幅ステップにおいて発生させられる歪み信号に含まれる前記所定の周波数成分の位相の差とが所定の関係を有するように制御する制御ステップとをコンピュータに実行させるためのプログラム。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0037

【補正方法】変更

【補正の内容】

【0037】

第24の本発明(請求項24に対応)は、第23の本発明のプリディストーション歪み補償方法の、入力されてくる入力信号を分配する信号分配ステップと、前記分配された信号の内の一方の信号を利用して歪み信号を発生させる歪み信号発生ステップと、前記分配された信号の内の方の信号と前記発生させられた歪み信号とを合成する信号合成ステップと、前記合成された信号を増幅し出力信号を出力する信号増幅ステップと、前記歪み信号発生ステップにおいて利用される入力電力および/またはバイアス電圧を、(1)前記歪み信号発生ステップにおいて発生させられる歪み信号に含まれる所定の周波数成分の信号振幅の相違の程度と前記信号増幅ステップにおいて発生させられる歪み信号に含まれる前記所定の周波数成分の信号振幅の相違の程度とが所定の関係を有する、および/または(2)前記歪み信号発生ステップにおいて発生させられる歪み信号に含まれる前記所定の周波数成分の位相の差と前記信号増幅ステップにおいて発生させられる歪み信号に含まれる前記所定の周波数成分の位相の差とが所定の関係を有するように制御する制御ステップとをコンピュータに実行させるためのプログラム。

る前記所定の周波数成分の位相の差とが所定の関係を有するように制御する制御ステップとをコンピュータに実行させるためのプログラムである。