

(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) Int. Cl.⁵
H03K 19/00

(11) 공개번호 특1992-0019086
(43) 공개일자 1992년10월22일

(21) 출원번호	특1992-0004318
(22) 출원일자	1992년03월17일
(30) 우선권주장	91200620.2 1991년03월20일 네덜란드(NL)
(71) 출원인	엔. 브이. 필립스 글로아이라펜파브리켄 프레데릭 얀 스미트
(72) 발명자	네델란드왕국, 아인드호펜, 그로네보드세베그 1 클라아스 볼트 네델란드왕국, 아인드호펜, 그로네보드세베그 1 고데프리두스 요한네스 게르트루디스 마리아 게엘렌 네델란드왕국, 아인드호펜, 그로네보드세베그 1 헨드리쿠스 요한네스 스코우베나아르스 네델란드왕국, 아인드호펜, 그로네보드세베그 1 디르크 보우테르 요한네스 그로에네벨트 네델란드왕국, 아인드호펜, 그로네보드세베그 1
(74) 대리인	이병호, 최달용

심사청구 : 없음

(54) 선정된 온도 계수를 가진 기준 전류를 공급하는 기준 회로

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

선정된 온도 계수를 가진 기준 전류를 공급하는 기준 회로

[도면의 간단한 설명]

제1도는 본 발명에 따른 기준 회로의 실시예도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음.

(57) 청구의 범위

청구항 1

선정된 온도 계수를 가진 기준 전류를 공급하며 부(negative) 온도 계수를 가진 제1기준 전류를 발생시키는 제1수단과, 정(positive) 온도 계수를 가진 제2기준 전류를 발생시키는 제2수단 및, 상기 제1및 제2기준 전류를 근거로 선정된 온도 계수를 가진 상기 기준 전류를 발생시키는 제3수단을 포함하는 기준 회로에 있어서, 상기 제1수단이 게이트와, 상기 게이트에 결합된 드레인 및, 소스를 가진 제1단극 입력 트랜지스터와, 상기 제1단극 입력 트랜지스터의 상기 게이트에 결합된 게이트와, 드레인 및, 제1공급 단자에 결합된 소스를 가진 제1단극 출력 트랜지스터와, 상기 제1단극 입력 트랜지스터의 소스와 상기 제1공급 단자간에 결합된 단방향 단극 소자를 적어도 포함하는 제2비-선형 전류 미러와, 상기 제1단극 출력 트랜지스터의 드레인에 결합된 적어도 제1입력 단자와, 상기 제1단극 입력 트랜지스터의 드레인에 결합된 제1출력 단자와, 제2공급 단자에 결합된 제1에미터 단자를 적어도 구비한 또다른 제1전류 미러를 포함하는 것과, 제2수단이 게이트와 상기 게이트에 결합된 드레인 및, 소스를 가진 제2단극 입력 트랜지스터와, 상기 제2단극 입력 트랜지스터의 상기 게이트에 결합된 게이트와, 드레인 및, 소스를 가진 제2단극 출력 트랜지스터와, 상기 제2단극 입력 트랜지스터의 소스와 제3공급 단자간에 결합된 제1단방향 양극 소자와, 상기 제2단극 출력 트랜지스터의 소스와 상기 제3공급 단자간에 결합된 제2단방향 양극 소자

를 적어도 포함하는 제1비-선형 전극 미러와, 상기 제2전극 출력 트랜지스터의 드레인에 결합된 제2입력 단자와, 상기 제2단극 입력 트랜지스터의 드레인에 결합된 제2출력 단자 및, 제4공급 단자에 결합된 제2 에미터 단자를 적어도 포함하는 또다른 제2전류 미러를 포함하는 것과, 제3수단이 제1입력 단자에 결합된 제3입력 단자와, 제2입력 단자에 결합된 제4입력 단자와, 선정된 온도 계수를 가진 기준 전류를 공급하기 위한 기준 단자를 구비하는 것을 특징으로 하는 선정된 온도 계수를 가진 기준 전류를 공급하는 기준 회로.

청구항 2

제1항에 있어서, 상기 제3수단이 상기 제3입력 단자에 결합된 게이트와, 상기 기준 단자에 결합된 드레인 및, 상기 제2공급 단자에 결합된 소스를 구비한 제3입력 트랜지스터와, 상기 제4입력 단자에 결합된 게이트와, 상기 기준 단자에 결합된 드레인 및, 상기 제4공급 단자에 결합된 소스를 구비한 제4입력 트랜지스터를 포함하는 것을 특징으로 하는 선정된 온도 계수를 가진 기준 전류를 공급하는 기준 회로.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1

