

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
【部門区分】第 7 部門第 3 区分  
【発行日】令和 6 年 9 月 19 日(2024.9.19)

【公開番号】特開 2024-96982(P2024-96982A)  
【公開日】令和 6 年 7 月 17 日(2024.7.17)  
【年通号数】公開公報(特許)2024-132  
【出願番号】特願 2024-67913(P2024-67913)  
【国際特許分類】

H 0 4 N 1 9 / 1 1 9 ( 2 0 1 4 . 0 1 )

10

【 F I 】

H 0 4 N 1 9 / 1 1 9

【手続補正書】  
【提出日】令和 6 年 9 月 10 日(2024.9.10)  
【手続補正 1】

【補正対象書類名】特許請求の範囲  
【補正対象項目名】全文  
【補正方法】変更  
【補正の内容】

20

【特許請求の範囲】

【請求項 1】

ビデオデコーディングにおいて変換ブロックのパーティション分割のための方法であって、

命令を保管しているメモリ、および、前記メモリと通信するプロセッサを含むデバイスによって、ルマブロックおよびクロマブロックについてコード化ビデオビットストリームを受信するステップであり、前記ルマブロックは前記クロマブロックと共に配置されており、前記コード化ビデオビットストリームは、ルマパラメータおよびクロマパラメータを含む、ステップと、

ルマコーディングブロックパーティション分割ツリーを獲得するために、前記デバイスによって、前記ルマブロックをパーティション分割するステップと、

30

クロマコーディングブロックパーティション分割ツリーを獲得するために、前記デバイスによって、前記クロマブロックをパーティション分割するステップと、

複数のルマ変換ブロックを獲得するために、前記デバイスによって、前記ルマコーディングブロックパーティション分割ツリーからルマコーディングブロックをパーティション分割するステップであり、前記複数のルマ変換ブロックを獲得するために、前記ルマコーディングブロックをパーティション分割するステップは、

前記コード化ビデオビットストリームから前記ルマパラメータを抽出するステップであり、前記ルマパラメータは、前記ルマコーディングブロックおよび複数のルマ変換ブロックからの変換パーティション分割構造を示す、ステップ、および、

40

前記複数のルマ変換ブロックを獲得するために、前記ルマパラメータに従って、前記ルマコーディングブロックをパーティション分割するステップ、を含む、

ステップと、

複数のクロマ変換ブロックを獲得するために、前記デバイスによって、前記クロマコーディングブロックパーティション分割ツリーからクロマコーディングブロックをパーティション分割するステップであり、前記複数のクロマ変換ブロックを獲得するために、前記クロマコーディングブロックをパーティション分割するステップは、

前記コード化ビデオビットストリームから前記クロマパラメータを抽出するステップであり、前記クロマパラメータは、第 1 のクロマパラメータおよび第 2 のクロマパラメータを含み、前記第 1 のクロマパラメータは、第 1 のクロマ成分に対する前記クロマコーデ

50

イングブロックおよび複数のクロマ変換ブロックからの第 1 の変換パーティション分割構造を示し、前記第 2 のクロマパラメータは、第 2 のクロマ成分に対する前記クロマコーディングブロックおよび複数のクロマ変換ブロックからの第 2 の変換パーティション分割構造を示し、前記第 1 の変換パーティション分割構造は前記第 2 の変換パーティション分割構造と異なる、ステップ、および、

前記複数のクロマ変換ブロックを獲得するために、前記クロマパラメータに従って、前記クロマコーディングブロックをパーティション分割するステップ、を含む、

ステップと、

を含み、

前記ルマコーディングブロックパーティション分割ツリーは、前記クロマコーディングブロックパーティション分割ツリーと異なっている、方法。

【請求項 2】

前記クロマコーディングブロックは、最小コーディングブロックサイズより大きい、請求項 1 に記載の方法。

【請求項 3】

前記複数のクロマ変換ブロックを獲得するために、前記クロマコーディングブロックをパーティション分割するステップは、

第 1 の複数のクロマ変換ブロックを獲得するために、前記第 1 クロマパラメータに従って、前記クロマコーディングブロックの第 1 成分をパーティション分割するステップと、

第 2 複数のクロマ変換ブロックを獲得するために、前記第 2 クロマパラメータに従って、前記クロマコーディングブロックの第 2 成分をパーティション分割するステップと、を含む、

請求項 1 に記載の方法。

【請求項 4】

前記クロマコーディングブロックが、四分木変換分割を含み、または、非正方形矩形ブロックである前記クロマコーディングブロックは二分木分割を含んでいる、

請求項 1 に記載の方法。

【請求項 5】

複数のクロマ変換ブロックを獲得するために、前記クロマコーディングブロックをパーティション分割するステップは、

前記クロマコーディングブロックが、最小コーディングブロックサイズより大きいこと、

前記クロマコーディングブロックが、最大コーディングブロックサイズより小さいこと、

前記クロマコーディングブロックが、少なくとも 1 つのイントラ予測モードを使用していること、または、

前記クロマコーディングブロックが、少なくとも 1 つの変換タイプを使用していること、

のうち少なくとも 1 つを満たしていることに応答して、複数のクロマ変換ブロックを獲得するために前記クロマコーディングブロックをパーティション分割するステップ、を含む、

請求項 1 に記載の方法。

【請求項 6】

前記最小コーディングブロックサイズは、4、8、16、32、または 64 のうち少なくとも 1 つを含む最小コーディング幅に対応しており、

前記最大コーディングブロックサイズは、32、64、128、または 256 のうち少なくとも 1 つを含む最大コーディング長さに対応しており、または、

前記少なくとも 1 つのイントラ予測モードは、少なくとも 1 つの指向性イントラ予測モ

10

20

30

40

50

ードを含む、

請求項 5 に記載の方法。

【請求項 7】

前記コード化ビデオビットストリームは、ルマコーディングパラメータ、ルマ変換パラメータ、クロマコーディングパラメータ、および、クロマ変換パラメータを含み、

前記コード化ビデオビットストリームのエントロピー復号の最中に、前記クロマ変換パラメータは、前記ルマコーディングパラメータ、前記ルマ変換パラメータ、または、前記クロマコーディングパラメータのうち少なくとも 1 つをコンテキストとして使用する、

請求項 1 に記載の方法。

【請求項 8】

ビデオデコーディングにおける変換ブロックのパーティション分割のための装置であって、

命令を保管しているメモリと、

前記メモリと通信するプロセッサとを含み、

前記命令は、請求項 1 乃至 7 のうちのいずれか一項に記載の方法を前記プロセッサに実行させる、装置。

【請求項 9】

請求項 1 乃至 7 のうちのいずれか一項に記載の方法をコンピュータに実行させるコンピュータプログラム。

10

20

30

40

50