

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 1 区分
 【発行日】平成 24 年 5 月 17 日 (2012.5.17)

【公開番号】特開 2010-212252 (P2010-212252A)
 【公開日】平成 22 年 9 月 24 日 (2010.9.24)
 【年通号数】公開・登録公報 2010-038
 【出願番号】特願 2010-111764 (P2010-111764)
 【国際特許分類】

H 0 5 H 1/46 (2006.01)

H 0 1 L 21/3065 (2006.01)

【F I】

H 0 5 H 1/46 R

H 0 1 L 21/302 1 0 3

【手続補正書】
 【提出日】平成 24 年 3 月 26 日 (2012.3.26)
 【手続補正 1】
 【補正対象書類名】特許請求の範囲
 【補正対象項目名】全文
 【補正方法】変更
 【補正の内容】
 【特許請求の範囲】
 【請求項 1】

R F プラズマシステムにおける R F 生成器であって、
 同調可能な周波数範囲内での同調周波数において R F 電力信号を生成するように動作可能な電力源と、

前記 R F 電力信号を検出するように適合され、前記 R F 電力信号を示すアナログ信号を生成するように動作可能なセンサユニットであって、前記アナログ信号が前記電力源の同調周波数に関連する対象周波数成分を有する、センサユニットと、

前記センサユニットから前記アナログ信号を受信するよう適合されたセンサ信号処理ユニットであって、当該アナログ信号を所定帯域幅内に帯域制限し、当該所定帯域幅は、前記対象周波数成分を通過させ、かつ、干渉周波数成分を拒絶するように調整可能である、センサ信号処理ユニットと
 を具備する R F 生成器。

【請求項 2】

前記アナログ信号はさらに基本周波数成分と複数のスプリアス周波数成分とを有すると規定され、前記センサ信号処理ユニットの所定帯域幅は、前記基本周波数成分を通過させ、前記複数のスプリアス周波数成分を除去するように調整可能である請求項 1 に記載の R F 生成器。

【請求項 3】

前記センサ信号処理ユニットの所定帯域幅は、前記電力源の同調周波数を追尾する請求項 1 に記載の R F 生成器。

【請求項 4】

前記センサ信号処理ユニットは、
 前記センサユニットから前記アナログ信号を受信するように適合され、前記アナログ信号をデジタル電力信号に変換するように動作可能な A / D 変換器対と、
 前記 A / D 変換器対から前記デジタル電力信号を受信するように適合され、R F 生成器により生成された R F 電力信号を追尾する前記デジタル電力信号からデジタル制御信号を導出するように動作可能なデジタル信号プロセッサと

をさらに含む請求項 1 に記載の R F 生成器。

【請求項 5】

前記センサユニットは、R F ライン電圧を示すアナログ電圧信号と R F ライン電流を示すアナログ電流信号とを生成し、前記 A / D 変換器対は前記アナログ電圧信号をデジタル電圧信号に、前記アナログ電流信号をデジタル電流信号に変換する請求項 4 に記載の R F 生成器。

【請求項 6】

前記デジタル信号プロセッサは、前記デジタル電圧信号及びデジタル電流信号の各々に対して、同相信号と直角位相信号とを生成する請求項 5 に記載の R F 生成器。

【請求項 7】

前記デジタル信号プロセッサは、
デジタル混合信号を生成するように動作可能なデジタル周波数合成器と、
第 1 デジタル電力信号を処理する第 1 処理部と、
第 2 デジタル電力信号を処理する第 2 処理部と
をさらに具備し、前記各処理部は、
前記デジタル混合信号と 1 つの前記デジタル電力信号を受信するように適合され、前記デジタル混合信号と前記 1 つのデジタル電力信号を結合して複素座標信号を形成するように動作可能なデジタル複素混合器と、
前記複素座標信号を受信するように適合され、前記複素座標信号のデータレートを減少するように動作可能なデシメーションモジュールと、
前記デシメーションモジュールから下方変換された複素座標信号を受信し、前記下方変換された複素座標信号の周波数応答を形成するように適合されたローパスフィルタと
を含む請求項 4 に記載の R F 生成器。

【請求項 8】

前記デシメーションモジュールはさらに、カスケードインテグレータコームフィルタとして規定される請求項 7 に記載の R F 生成器。

【請求項 9】

前記デジタル周波数合成器のデジタル混合信号は、前記電力源の同調周波数と相関関係を有する請求項 7 に記載の R F 生成器。

【請求項 10】

前記デジタル信号プロセッサは、フィールドプログラマブルゲートアレイにおいて少なくとも部分的には実行される請求項 5 に記載の R F 生成器。

【請求項 11】

プラズマ室と、
前記プラズマ室へ R F 電力信号を送信する R F 生成器であって、
同調可能周波数範囲内での同調周波数における R F 電力信号を生成するように動作可能な同調可能電力源と、
前記 R F 電力信号を検出するように適合され、前記 R F 電力信号を示すアナログ信号を生成するように動作可能なセンサユニットであって、前記アナログ信号が基本周波数成分と複数の干渉周波数成分とを有する、センサユニットと、
前記センサユニットから前記アナログ信号を受信するよう適合されたセンサ信号処理ユニットであって、当該アナログ信号を所定帯域幅内に帯域制限し、当該所定帯域幅は、前記基本周波数成分を通過させ、かつ、干渉周波数成分を拒絶するように調整可能である、センサ信号処理ユニットと
を含む、R F 生成器と、
前記 R F 生成器と前記プラズマ室との間に介在し、前記 R F 生成器と前記プラズマ室との間でインピーダンスの整合をとる整合ネットワークと
を具備する R F プラズマシステム。

【請求項 12】

R F プラズマシステムにおける R F 生成器であって、

第 1 固定周波数における R F 電力信号を生成するように動作可能な第 1 電力源と、
第 2 固定周波数における R F 電力信号を生成するように動作可能な第 2 電力源と、
前記第 1 及び第 2 電力源の 1 つにより生成された前記 R F 電力信号を検出するように適合され、対応する前記 R F 電力信号を示す第 1 及び第 2 のアナログ信号を生成するように動作可能なセンサユニットであって、前記第 1 及び第 2 のアナログ信号が前記電力源の固定周波数に関連する対象周波数と複数の干渉周波数成分とを有する、センサユニットと、
デジタル領域において実行されるセンサ信号処理ユニットであって、前記センサユニットから前記第 1 及び第 2 のアナログ信号を受信し、前記第 1 及び第 2 のアナログ信号を、前記対象周波数を通して、干渉周波数成分を拒絶する所定帯域幅内に帯域制限するように適合された、センサ信号処理ユニットと
を具備する R F 生成器。

【請求項 1 3】

前記複数のスプリアス周波数成分の少なくともいくつかは、前記第 1 及び第 2 電力源からの R F 電力信号の相互変調に起因する請求項 1 2 に記載の R F 生成器。

【請求項 1 4】

前記センサ信号処理ユニットは、
前記センサユニットから前記アナログ信号を受信するように適合され、前記アナログ信号をデジタル電力信号に変換するように動作可能な A / D 変換器対と、
前記 A / D 変換器対から前記デジタル電力信号を受信するように適合され、R F 生成器により生成された R F 電力信号を追尾する前記デジタル電力信号からデジタル制御信号を導出するように動作可能なデジタル信号プロセッサと
をさらに含む請求項 1 2 に記載の R F 生成器。

【請求項 1 5】

前記センサユニットは、R F ライン電圧を示すアナログ電圧信号と R F ライン電流を示すアナログ電流信号とを生成し、前記 A / D 変換器対は前記アナログ電圧信号をデジタル電圧信号に、前記アナログ電流信号をデジタル電流信号に変換する請求項 1 4 に記載の R F 生成器。

【請求項 1 6】

前記デジタル信号プロセッサは、前記デジタル電圧信号及びデジタル電流信号の各々に対して、同相信号と直角位相信号とを生成する請求項 1 5 に記載の R F 生成器。

【請求項 1 7】

前記デジタル信号プロセッサは、
デジタル混合信号を生成するように動作可能なデジタル周波数合成器と、
第 1 デジタル電力信号を処理する第 1 処理部と、
第 2 デジタル電力信号を処理する第 2 処理部と
をさらに具備し、前記各処理部は、
前記デジタル混合信号と 1 つの前記デジタル電力信号とを受信するように適合され、前記デジタル混合信号と前記 1 つのデジタル電力信号とを結合して複素座標信号を形成するように動作可能なデジタル複素混合器と、
前記複素座標信号を受信するように適合され、前記複素座標信号のデータレートを減少するように動作可能なデシメーションモジュールと、
前記デシメーションモジュールから下方変換された複素座標信号を受信し、前記下方変換された複素座標信号の周波数応答を形成するように適合されたローパスフィルタと
を含む請求項 1 4 に記載の R F 生成器。

【請求項 1 8】

前記デシメーションモジュールはさらに、カスケードインテグレータコームフィルタとして規定される請求項 1 7 に記載の R F 生成器。

【請求項 1 9】

前記デジタル周波数合成器のデジタル混合信号は、前記電力源の同調周波数と相関関係を有する請求項 1 7 に記載の R F 生成器。

【請求項 20】

前記デジタル信号プロセッサは、フィールドプログラマブルゲートアレイにおいて少なくとも部分的には実行される請求項 14 に記載の RF 生成器。

【請求項 21】

RF プラズマシステムにおける RF 生成器であって、

同調可能な周波数範囲内での同調周波数において RF 電力信号を生成するように動作可能な電力源と、

前記 RF 電力信号を検出するように適合され、前記 RF 電力信号を示すアナログ信号を生成するように動作可能なセンサユニットであって、前記アナログ信号が前記電力源の同調周波数に関連する対象周波数成分を有するセンサユニットと、

前記センサユニットから前記アナログ信号を受信し、対象周波数成分を通過させ、干渉周波数成分を拒絶するように調整可能な所定帯域幅内に前記アナログ信号の帯域制限を行うように適合されたセンサ信号処理ユニットと
を具備する RF 生成器。

【請求項 22】

前記アナログ信号はさらに基本周波数成分と複数のスプリアス周波数成分とを有すると規定され、前記センサ信号処理ユニットの所定帯域幅は、前記基本周波数成分を通過させ、前記複数のスプリアス周波数成分を除去するように調整可能である請求項 21 に記載の RF 生成器。

【請求項 23】

前記センサ信号処理ユニットの所定帯域幅は、前記電力源の同調周波数を追尾する請求項 21 に記載の RF 生成器。

【請求項 24】

前記センサ信号処理ユニットは、

前記センサユニットから前記アナログ信号を受信するように適合され、前記アナログ信号をデジタル電力信号に変換するように動作可能な A / D 変換器対と、

前記 A / D 変換器対から前記デジタル電力信号を受信するように適合され、RF 生成器により生成された RF 電力信号を追尾する前記デジタル電力信号からデジタル制御信号を導出するように動作可能なデジタル信号プロセッサと
をさらに含む請求項 21 に記載の RF 生成器。

【請求項 25】

前記センサユニットは、RF ライン電圧を示すアナログ電圧信号と RF ライン電流を示すアナログ電流信号とを生成し、前記 A / D 変換器対は前記アナログ電圧信号をデジタル電圧信号に、前記アナログ電流信号をデジタル電流信号に変換する請求項 24 に記載の RF 生成器。

【請求項 26】

前記デジタル信号プロセッサは、前記デジタル電圧信号及びデジタル電流信号の各々に対して、同相信号と直角位相信号とを生成する請求項 25 に記載の RF 生成器。

【請求項 27】

前記デジタル信号プロセッサは、

デジタル混合信号を生成するように動作可能なデジタル周波数合成器と、

第 1 デジタル電力信号を処理する第 1 処理部と、

第 2 デジタル電力信号を処理する第 2 処理部と

をさらに具備し、前記各処理部は、

前記デジタル混合信号と 1 つの前記デジタル電力信号を受信するように適合され、前記デジタル混合信号と前記 1 つのデジタル電力信号を結合して複素座標信号を形成するように動作可能なデジタル複素混合器と、

前記複素座標信号を受信するように適合され、前記複素座標信号のデータレートを減少するように動作可能なデシメーションモジュールと、

前記デシメーションモジュールから下方変換された複素座標信号を受信し、前記下方変

換された複素座標信号の周波数応答を形成するように適合されたローパスフィルタとを含む請求項 2 4 に記載の R F 生成器。

【請求項 2 8】

前記デシメーションモジュールはさらに、カスケードインテグレータコムフィルタとして規定される請求項 2 7 に記載の R F 生成器。

【請求項 2 9】

前記デジタル周波数合成器のデジタル混合信号は、前記電力源の同調周波数と相関関係を有する請求項 2 7 に記載の R F 生成器。

【請求項 3 0】

前記デジタル信号プロセッサは、フィールドプログラマブルゲートアレイにおいて少なくとも部分的には実行される請求項 2 5 に記載の R F 生成器。

【請求項 3 1】

プラズマ室と、

前記プラズマ室へ R F 電力信号を送信する R F 生成器と、

前記 R F 生成器と前記プラズマ室との間に介在し、前記 R F 生成器と前記プラズマ室との間でインピーダンスの整合をとる整合ネットワークと

を具備する R F プラズマシステムであって、前記 R F 生成器は、

同調可能周波数範囲内での同調周波数における R F 電力信号を生成するように動作可能な同調可能電力源と、

前記 R F 電力信号を検出するように適合され、前記 R F 電力信号を示すアナログ信号を生成するように動作可能なセンサユニットであって、前記アナログ信号が基本周波数成分と複数の干渉周波数成分とを有するセンサユニットと、

前記センサユニットから前記アナログ信号を受信し、基本周波数成分を通過させ、干渉周波数成分を拒絶するように調整可能な所定帯域幅内に前記アナログ信号の帯域制限を行うように適合されたセンサ信号処理ユニットと

をさらに具備する R F プラズマシステム。

【請求項 3 2】

R F プラズマシステムにおける R F 生成器であって、

第 1 固定周波数における R F 電力信号を生成するように動作可能な第 1 電力源と、

第 2 固定周波数における R F 電力信号を生成するように動作可能な第 2 電力源と、

前記第 1 及び第 2 電力源の 1 つにより生成された前記 R F 電力信号を検出するように適合され、前記 R F 電力信号を示すアナログ信号を生成するように動作可能なセンサユニットであって、前記アナログ信号が前記電力源の固定周波数に関連する対象周波数と複数の干渉周波数成分とを有するセンサユニットと、

デジタル領域において実行され、前記センサユニットから前記アナログ信号を受信し、前記アナログ信号を、前記対象周波数を通過させ、干渉周波数成分を拒絶する所定帯域幅内に帯域制限するように適合されたセンサ信号処理ユニットと

を具備する R F 生成器。

【請求項 3 3】

前記複数のスプリアス周波数成分の少なくともいくつかは、前記第 1 及び第 2 電力源からの R F 電力信号の相互変調に起因する請求項 3 2 に記載の R F 生成器。

【請求項 3 4】

前記センサ信号処理ユニットは、

前記センサユニットから前記アナログ信号を受信するように適合され、前記アナログ信号をデジタル電力信号に変換するように動作可能な A / D 変換器対と、

前記 A / D 変換器対から前記デジタル電力信号を受信するように適合され、R F 生成器により生成された R F 電力信号を追尾する前記デジタル電力信号からデジタル制御信号を導出するように動作可能なデジタル信号プロセッサと

をさらに含む請求項 3 2 に記載の R F 生成器。

【請求項 3 5】

前記センサユニットは、R F ライン電圧を示すアナログ電圧信号と R F ライン電流を示すアナログ電流信号とを生成し、前記 A / D 変換器対は前記アナログ電圧信号をデジタル電圧信号に、前記アナログ電流信号をデジタル電流信号に変換する請求項 3 4 に記載の R F 生成器。

【請求項 3 6】

前記デジタル信号プロセッサは、前記デジタル電圧信号及びデジタル電流信号の各々に対して、同相信号と直角位相信号とを生成する請求項 3 5 に記載の R F 生成器。

【請求項 3 7】

前記デジタル信号プロセッサは、
デジタル混合信号を生成するように動作可能なデジタル周波数合成器と、
第 1 デジタル電力信号を処理する第 1 処理部と、
第 2 デジタル電力信号を処理する第 2 処理部と
をさらに具備し、前記各処理部は、
前記デジタル混合信号と 1 つの前記デジタル電力信号とを受信するように適合され、前記デジタル混合信号と前記 1 つのデジタル電力信号とを結合して複素座標信号を形成するように動作可能なデジタル複素混合器と、
前記複素座標信号を受信するように適合され、前記複素座標信号のデータレートを減少するように動作可能なデシメーションモジュールと、
前記デシメーションモジュールから下方変換された複素座標信号を受信し、前記下方変換された複素座標信号の周波数応答を形成するように適合されたローパスフィルタと
を含む請求項 3 4 に記載の R F 生成器。

【請求項 3 8】

前記デシメーションモジュールはさらに、カスケードインテグレータコムフィルタとして規定される請求項 3 7 に記載の R F 生成器。

【請求項 3 9】

前記デジタル周波数合成器のデジタル混合信号は、前記電力源の同調周波数と相関関係を有する請求項 3 7 に記載の R F 生成器。

【請求項 4 0】

前記デジタル信号プロセッサは、フィールドプログラマブルゲートアレイにおいて少なくとも部分的には実行される請求項 3 4 に記載の R F 生成器。

【請求項 4 1】

R F 生成器により生成された無線周波数 (R F) 電力信号を追尾するデジタル制御信号の生成方法であって、
前記 R F 生成器により生成された R F 電力信号を示すアナログ信号を生成する工程であって、前記アナログ信号が前記 R F 生成器の同調周波数に関連する対象周波数を有する工程と、
前記アナログ信号をデジタル電力信号に変換する工程と、
周波数設定点と一致するデジタル混合信号を生成する工程と、
前記デジタル混合信号と前記デジタル電力信号とを結合してデジタル複素座標信号を形成する工程と、
前記デジタル複素座標信号に関連するデータレートを減少する工程と、
前記デジタル複素座標信号の周波数応答を形成することにより、R F 生成器により生成された R F 電力信号を追尾するデジタル制御信号を導出する工程と
を含むデジタル制御信号の生成方法。

【請求項 4 2】

前記デジタル混合信号を生成する工程は、前記周波数設定点と前記 R F 生成器の同調周波数とが相関関係を有するようにする工程をさらに含む請求項 4 1 に記載の方法。