

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁶
H04B 10/06

(11) 공개번호 특1997-0056065
(43) 공개일자 1997년07월31일

(21) 출원번호	특1996-0074373
(22) 출원일자	1996년12월23일
(30) 우선권주장	578,727 1995년12월26일 미국(US)
(71) 출원인	모토로라 인코포레이티드 빈센트 비. 인그라시아 미합중국, 일리노이 60196, 샤움버그, 이스트 엘공켄 로드 1303
(72) 발명자	크리스토퍼 케이. 와이. 춘 미합중국, 아리조나 85233, 길버트, 사우쓰 오크 스트리트 425 스티븐 지. 슈크 미합중국, 아리조나 85233, 길버트, 웨스트 올리브 애비뉴 1068 칼 알. 리안
(74) 대리인	미합중국, 미주리 65625, 카스빌, 박스 2386 루트 2 이병호, 최달용

심사청구 : 없음

(54) 신호 처리 방법

요약

신호 처리 회로(10)는 비교기(26)를 바이어스(bias)시키기 위해 사용되는 바이어스 신호(27)를 발생시킨다. 입력 신호(14)는 비교기의 출력에서 입력 신호(14)를 재구성시키기 위해 바이어스 신호(27)와 비교된다. 바이어스 신호(27)는 입력 신호의 최소값 보다 더 큰 오프셋 신호(offset 신호:24)와 입력 신호(23) 중에서 더 큰 신호를 선택함으로써 발생된다.

대표도

도1

명세서

[발명의 명칭]

신호 처리 방법

[도면의 간단한 설명]

제1도는 본 발명에 따르는 신호 처리 회로를 도시한 개략도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

신호 처리 방법에 있어서, 입력 신호를 비율 회로(16)에 인가시키는 단계와, 입력 신호의 최소값과 사실상 동일한 값을 갖는 기준 신호를 발생시키는 단계와; 입력 신호와 기준 신호간의 차이에 비례하는 비율 신호를 발생시키는 단계와, 기준 신호보다 큰 오프셋 신호를 발생시키는 단계와, 입력 신호를 수신하기 위한 비교기를 사용하면서 오프셋 신호와 비율 신호중 더 큰 신호로서 비교기(26)를 바이어스시키는 단계로 구성되어 있는 신호 처리 방법.

청구항 2

제1항에 있어서, 비교기(26)를 바이어스시키는 단계는 오프셋 신호와 비율 신호중 더 큰 신호를 비교기(26)를 바이어스시키기 위한 저장 소자(28)에 인가시키는 단계를 포함하고 있는 방법.

청구항 3

제1항에 있어서, 비율 회로(16)에 입력 신호를 인가시키는 단계는 상기 입력 신호를 만들기 위해 수신된 신호를 증폭시키는 단계를 포함하고 있는 방법.

