

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3896996号

(P3896996)

(45) 発行日 平成19年3月22日(2007.3.22)

(24) 登録日 平成19年1月5日(2007.1.5)

(51) Int. Cl.		F I		
GO 1 N	21/956	(2006.01)	GO 1 N	21/956 A
HO 1 L	21/66	(2006.01)	HO 1 L	21/66 J
GO 1 B	11/30	(2006.01)	GO 1 B	11/30 A
GO 1 N	23/225	(2006.01)	GO 1 N	23/225

請求項の数 9 (全 28 頁)

(21) 出願番号	特願2003-183707 (P2003-183707)	(73) 特許権者	000005108
(22) 出願日	平成15年6月27日(2003.6.27)		株式会社日立製作所
(62) 分割の表示	特願平10-340292の分割		東京都千代田区丸の内一丁目6番6号
原出願日	平成10年11月30日(1998.11.30)	(74) 代理人	100074631
(65) 公開番号	特開2004-48002 (P2004-48002A)		弁理士 高田 幸彦
(43) 公開日	平成16年2月12日(2004.2.12)	(72) 発明者	奈良 安彦
審査請求日	平成15年7月2日(2003.7.2)		茨城県ひたちなか市市毛882番地
			株式会社 日立製作所 計測
			器事業部内
		(72) 発明者	町田 和久
			東京都国分寺市東恋ヶ窪一丁目280番地
			株式会社 日立製作所 デザ
			イン研究所内
			最終頁に続く

(54) 【発明の名称】 回路パターンの検査装置および検査方法

(57) 【特許請求の範囲】

【請求項1】

ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、

セル領域の設定手段を有し、

セル領域の設定のための作成ツールを、前記ウエハ内のチップ内マップを表示する画面と共に表示して前記チップ内マップのセル領域を設定するようにした表示装置を有し、

前記セル領域は、光学顕微鏡による「光顕」画像で入力した領域のデータを、SEM画像でトレースして再入力して設定された領域であることを特徴とする回路パターンの検査装置。

【請求項2】

ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、

セル領域の設定手段を有し、

10

20

セル領域の設定のための作成ツールを、前記ウエハ内のチップ内マップを表示する画面と共に表示して前記チップ内マップのセル領域を設定するようにした表示装置を有し、

前記セル領域は、光学顕微鏡またはSEM低倍率画像で入力した領域のデータを、SEM高倍率画像でトレースして再入力して設定された領域であることを特徴とする回路パターンの検査装置。

【請求項3】

ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、

10

セル領域の設定手段を有し、

セル領域の設定のための作成ツールを、前記ウエハ内のチップ内マップを表示する画面と共に表示して前記チップ内マップのセル領域を設定するようにした表示装置を有し、

セル領域デフォルトを有する品種ファイルおよび該品種ファイルに付属する工程ファイル手段を有し、

新規品種の表示であるときにデフォルト領域をかつ工程表示であるときに設定済のセル領域を検査領域として表示することを特徴とする回路パターンの検査装置。

【請求項4】

請求項3において、

20

検査領域の設定手段を有し、かつ

その先端を欠陥位置に位置させるナビゲート線を表示するナビゲート表示手段を有することを特徴とする回路パターンの検査装置。

【請求項5】

請求項4において、

前記欠陥位置を色変化表示することを特徴とする回路パターンの検査装置。

【請求項6】

請求項4において、

ウエハマップ上で指定された欠陥位置の欠陥の画像を表示するとともに、チップおよびチップ内を任意に拡大し、ウエハマップに表示させる欠陥位置を重なりなく表示する表示手段を有することを特徴とする回路パターンの検査装置。

30

【請求項7】

ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、

セル領域の設定手段を有し、

セル領域の設定のための作成ツールを、前記ウエハ内のチップ内マップを表示する画面と共に表示して前記チップ内マップのセル領域を設定するようにした表示装置を有し、

40

セル領域ファイルを有する品種ファイルおよび該品種ファイルに付属する工程ファイル手段を有し、

工程ファイルのパラメータを表示するときに設定済のパラメータを表示し、該パラメータを変更したときに新たな工程ファイルとして登録する登録手段を有することを特徴とする回路パターンの検査装置。

【請求項8】

請求項7において、

チップマトリクス、セル領域、電子線照射条件、キャリブレーション条件、アライメント条件、検査領域、感度条件および合否判定ファイルからなるファイルグループ手段を有し、前記チップマトリクスおよびセル領域ファイルをもって品種ファイルを構成し、他の

50

ファイルをもって工程ファイルを構成し、品種ファイルの下位に工程ファイルを有する構造として各ファイルについてのパラメータを設定するようにしたことを特徴とする回路パターンの検査装置。

【請求項 9】

請求項 8 において、

前記セル領域ファイルは、セル領域数、セル領域座標およびセルピッチファイルからなることを特徴とする回路パターンの検査装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

10

本発明は半導体装置や液晶等微細な回路パターンを有する基板製造方法及び装置に係わり、特に半導体装置やフォトマスクのパターン検査技術に係わり、半導体装置製造過程途中のウエハ上のパターン検査技術、電子線を使用して比較検査する技術に関する。

【0002】

【従来の技術】

半導体ウエハの検査を一例として説明する。

半導体装置は、半導体ウエハ上にホトマスクに形成されたパターンをリソグラフィー処理およびエッチング処理により転写する工程を繰り返すことにより製造される。半導体装置の製造過程において、リソグラフィー処理やエッチング処理その他の良否、異物発生等は、半導体装置の歩留まりに大きく影響を及ぼすため、異常や不良発生を早期にあるいは事前に検知するために製造過程の半導体ウエハ上のパターンを検査する方法は従来から実施されている。

20

【0003】

半導体ウエハ上のパターンに存在する欠陥を検査する方法としては、半導体ウエハに白色光を照射し、光学画像を用いて複数の L S I の同種の回路パターンを比較する欠陥検査装置が実用化されており、検査方式の概要は「月間セミコンダクタワールド」1995年8月号pp96-99に述べられている。また、光学画像を用いた検査方法では、特開平3-167456号公報に記載されているように、基板上の光学照明された領域を時間遅延積分センサで結像し、その画像と予め入力されている設計特性を比較することにより欠陥を検出する方式や、特公平6-58220号公報に記載されているように、画像取得時の画像劣化をモニタしそれを画像検出時に補正することにより安定した光学画像での比較検査を行う方法が開示されている。このような光学式の検査方式で製造過程における半導体ウエハを検査した場合、光が透過してしまうシリコン酸化膜や感光性フォトレジスト材料を表面に有するパターンの残渣や欠陥は検出できなかった。また、光学系の分解能以下となるエッチング残りや微小導通穴の非開口不良は検出できなかった。さらに、配線パターンの段差底部に発生した欠陥は検出できなかった。

30

【0004】

上記のように、回路パターンの微細化や回路パターン形状の複雑化、材料の多様化に伴い、光学画像による欠陥検出が困難になってきたため、光学画像よりも分解能の高い電子線画像を用いて回路パターンを比較検査する方法が提案されてきている。電子線画像により回路パターンを比較検査する場合に、実用的な検査時間を得るためには走査電子顕微鏡(Scanning Electron Microscopy、以下SEMと略す)による観察と比べて非常に高速に画像を取得する必要がある。そして、高速で取得した画像の分解能と画像のSN比を確保する必要がある。

40

【0005】

電子線を用いたパターンの比較検査装置として、J. Vac. Sci. Tech. B、Vol.9、No.6、p. 3005-3009(1991)、J. Vac. Sci. Tech. B、Vol.10、No.6、pp.2804-2808(1992)、および特開平5-258703号公報とUSP5,502,306に、通常のSEMの100倍以上(10nA以上)の電子線電流をもった電子線を導電性基板(X線マスク等)に照射し、発生する二次電子・反射電子・透過電子のいずれかを検出し、その信号から形成された画像を比較

50

検査することにより欠陥を自動検出する方法が開示されている。

【0006】

また、絶縁物を有する回路基板を電子線で検査あるいは観察する方法としては、特開昭59-155941号公報および「電子、イオンビームハンドブック」(日刊工業新聞社) pp622-623に、帯電の影響を少なくするために、2 keV以下の低加速電子線照射により安定な画像を取得する方法が開示されている。さらに、特開平2-15546号公報には半導体基板の裏からイオンを照射する方法、特開平6-338280号公報には光を半導体基板の表面に照射することにより、絶縁物への帯電を打ち消す方法が開示されている。

【0007】

また、大電流でなおかつ低加速の電子線では、空間電荷効果により高分解能な画像を得ることが困難となるが、これを解決する方法として、特開平5-258703号公報に、試料直前で高加速電子線を減速し、試料上で実質的に低加速電子線として照射する方法が開示されている。

10

【0008】

高速に電子線画像を取得する方法としては、試料台を連続的に移動しながら試料台上の半導体ウエハに電子線を連続照射し取得する方法が特開昭59-160948号および特開平5-258703号公報に開示されている。また、従来のSEMで用いられてきた二次電子の検出装置として、シンチレータ(A1蒸着された蛍光体)とライトガイドと光電子増倍管による構成が用いられているが、このタイプの検出装置は、蛍光体による発光を検出するため、周波数応答性が悪く、高速に電子線画像を形成するには不適切である。この問題を解決するために、高周波の二次電子信号を検出する検出装置として、半導体検出器を用いた検出手段が特開平5-258703号公報に開示されている。

20

【0009】

【発明が解決しようとする課題】

従来の装置にあっては、ウエハ外観検査装置の画面機能が十分に生かされていなかった。そのためウエハ外観検査が必ずしも容易に行われるものとは限らず、使い勝手が悪かった。

本発明はかかる点に鑑みてなされたもので、ウエハ外観検査装置の画面機能を改良し、使い勝手のよい回路パターンの検査装置および検査方法を提供することを目的とする。特に、セル領域の設定を使い勝手がよく、かつ迅速に行うことのできる回路パターンの検査装置および検査方法を提供することを目的とする。

30

【0010】

SEMを使用したパターン付きウエハ検査装置には、次のような問題点がある。検査対象であるパターンを構成する材料が導電性を有する材料である必要があるため、ウエハ上にレジストやシリコン酸化膜等の絶縁性を有する材料によって形成されたパターン、および絶縁性を有する材料によって形成された部分と導電性を有する材料によって形成された部分とが混在するパターンについては、SEMによる電子線画像形成には極めて長い時間を要するため、ICの製造方法において実用することができない。すなわち、SEMを使用したパターン付きウエハ検査装置によってウエハ全面のパターンを検査すると、極めて膨大な時間が消費され、その間製造が停滞するため、SEMを使用したパターン付きウエハ検査方法は実用に供することができない。検査中に製造を進行させると、ICの製造プロセスにおいてランダムに発生した不良を未然に検出することができないため、不良発生率を低減することができず、結局、生産性の向上に寄与することができない。つまり、ICの製造方法におけるプロセス条件変動や、装置誤動作等による不良発生を早期に的確に検出することにより、プロセス条件や装置条件、管理方法等へ対策をフィードバックし、以って不良発生率を低減させることができない。

40

【0011】

本発明は、光学的に検出困難な微細構造で、しかも絶縁性を有する材料によって形成されたパターンおよび絶縁性を有する材料と導電性を有する材料とによって形成されたパターンについてもSEMによって検査することができる検査技術を提供することにある。

50

本発明は、この検査技術を用いて実用に供することのできる検査装置を提供し、パターン付きウエハを検査し、その結果を製造条件に反映することができる半導体集積回路装置の製造方法および装置を提供することにある。

【0012】

従来の装置にあっては、ウエハ外観検査装置の画面機能が十分に生かされていなかったため、実用的にウエハ外観検査が必ずしも容易に行われるものとは限らず、使い勝手が悪かった。

本発明は、かかる点にも鑑みてなされたものであって、ウエハ外観検査装置の断面機能を改良し、実用的に使い勝手のよい回路パターンの検査装置および検査方法を提供するものである。

10

【0013】

【課題を解決するための手段】

レジストパターン、CONT系開口パターン、エッチング後Fineパターン（拡散系）、エッチング後Fineパターン（配線系）などの項目について欠陥画像を記憶し、これらの画像を同一の画面に対応して形成表示するようにした。尚、本発明においてセル領域とは、検査対象となる領域の一つの単位（ユニット）を意味し、ウエハ上のチップの一つ一つを意味する場合から、チップ内の特定プロセス領域を意味する場合までユーザの検査要求により変化する。本発明においては、ユーザの検査要求領域の個々を総称してセル領域と呼んで使用する。

【0014】

20

本発明は具体的には次に掲げる装置および方法を提供する。

本発明は、ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、セル領域の設定手段を有し、セル領域の設定のための作成ツールを、チップ内マップを表示する画面と共に表示してチップ内マップのセル領域を設定するようにした表示装置を有する回路パターンの検査装置を提供する。

【0015】

30

本発明は更に、前記セル領域は、光学顕微鏡による「光顕」画像で入力した領域のデータを、SEM画像でトレースして再入力して設定された領域である回路パターンの検査装置を提供する。

本発明は更に、前記セル領域は、光学顕微鏡またはSEM低倍率画像で入力した領域のデータを、SEM高倍率画像でトレースして再入力して設定された領域である回路パターンの検査装置を提供する。

【0016】

本発明は更に、セル領域デフォルトを有する品種ファイルおよび該品種ファイルに付属する工程ファイル手段を有し、新規品種の表示であるときにデフォルト領域をかつ工程表示であるときに設定済のセル領域を検査領域として表示する回路パターンの検査装置を提供する。

40

本発明は更に、セル領域ファイルを有する品種ファイルおよび該品種ファイルに付属する工程ファイル手段を有し、工程ファイルのパラメータを表示するときに設定済のパラメータを表示し、該パラメータを変更したときに新たな工程ファイルとして登録する登録手段を有する回路パターンの検査装置を提供する。

【0017】

本発明は、ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果が

50

ら回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、チップマトリクス、セル領域、電子線照射条件、キャリブレーション条件、アライメント条件、検査領域、感度条件および合否判定ファイルからなるファイルグループ手段を有し、前記チップマトリクスおよびセル領域ファイルをもって品種ファイルを構成し、他のファイルをもって工程ファイルを構成し、品種ファイルの下位に工程ファイルを有する構造として各ファイルについてのパラメータを設定するようにした回路パターンの検査装置を提供する。

本発明は更に、前記セル領域ファイルは、セル領域数、セル領域座標およびセルピッチファイルからなる回路パターンの検査装置を提供する。

【0018】

本発明は、ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、検査領域の設定手段を有し、かつその先端を欠陥位置に位置させるナビゲート線を表示するナビゲート表示手段を有する回路パターンの検査装置を提供する。

本発明は更に、前記欠陥位置を色変化表示する回路パターンの検査装置を提供する。

【0019】

本発明は、ウエハの回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射する照射手段と、該照射によって基板から発生する信号を検出する検出手段と、該検出手段によって検出された信号を画像化して記憶する記憶手段と、該記憶された画像を他の同一の回路パターンから形成された画像と比較する比較手段と、および比較結果から回路パターン上の欠陥を判別する判別手段とを備えた回路パターンの検査装置において、ウエハマップ上で指定された欠陥位置の欠陥の画像を表示するとともに、ウエハマップを任意に拡大および縮小して表示する拡大／縮小表示手段を有する回路パターンの検査装置を提供する。

【0020】

本発明は、回路パターンが形成された基板表面に光、レーザ光あるいは荷電粒子線を照射し、照射によって基板から発生する信号を検出し、検出された信号を画像化して記憶し、記憶された画像を他の同一回路の回路パターンから形成された画像と比較し、比較結果から回路パターン上の欠陥を判別する回路パターンの検査方法において、セル領域を設定して設定されたセル領域について前記画像化して記憶し、かつ該設定されたセル領域から検査領域を設定するときにセル領域表示画面と検査領域表示画面とを独立して表示し、セル領域表示画面から検査領域を設定するようにして検査を行う回路パターンの検査方法を提供する。

【0021】

【発明の実施の形態】

以下、本発明の実施例の検査方法、および装置の一例について、図面を参照しながら詳細に説明する。

実施例の回路パターン検査装置1の構成を図1に示す。回路パターン検査装置1は、室内が真空排気される検査室2と、検査室2内に被検査基板9を搬送するための予備室（本実施例では図示せず）を備えており、この予備室は検査室2とは独立して真空排気できるように構成されている。また、回路パターン検査装置1は上記検査室2と予備室の他に制御部6、画像処理部5から構成されている。検査室2内は大別して、電子光学系3、二次電子検出部7、試料室8、光学顕微鏡部4から構成されている。電子光学系3は、電子銃10、電子線引き出し電極11、コンデンサレンズ12、ブランキング偏向器13、走査偏向器15、絞り14、対物レンズ16、反射板17、ExB偏向器18から構成されている。二次電子検出部7のうち、二次電子検出器20が検査室2内の対物レンズ16の上方に配置されている。二次電子検出器20の出力信号は、検査室2の外に設置されたプリア

10

20

30

40

50

ンプ 21 で増幅され、A/D 変換機 22 によりデジタルデータとなる。試料室 8 は、試料台 30、X ステージ 31、Y ステージ 32、回転ステージ 33、位置モニタ測長器 34、被検査基板高さ測定器 35 から構成されている。光学顕微鏡部 4 は、検査室 2 の室内における電子光学系 3 の近傍であって、互いに影響を及ぼさない程度離れた位置に設備されており、電子光学系 3 と光学顕微鏡部 4 の間の距離は既知である。そして、X ステージ 31 または Y ステージ 32 が電子光学系 3 と光学顕微鏡部 4 の間の既知の距離を往復移動するようになっている。光学顕微鏡部 4 は光源 40、光学レンズ 41、CCD カメラ 42 により構成されている。画像処理部 5 は、第一画像記憶部 46、第二画像記憶部 47、演算部 48、欠陥判定部 49 より構成されている。取り込まれた電子線画像あるいは光学画像はモニタ 50 に表示される。装置各部の動作命令および動作条件は、制御部 6 から入力される。制御部 6 には、あらかじめ電子線発生時の加速電圧、電子線偏向幅、偏向速度、二次電子検出装置の信号取り込みタイミング、試料台移動速度等々の条件が、目的に応じて任意にあるいは選択して設定できるよう入力されている。制御部 6 は、補正制御回路 43 を用いて、位置モニタ測長器 34、被検査基板高さ測定器 35 の信号から位置や高さのずれをモニタし、その結果より補正信号を生成し、電子線が常に正しい位置に照射されるよう対物レンズ電源 45 や走査信号発生器 44 に補正信号を送る。

10

【0022】

被検査基板 9 の画像を取得するためには、細く絞った一次電子線 19 を該被検査基板 9 に照射し、二次電子 51 を発生させ、これらを一次電子線 19 の走査および X ステージ 31、Y ステージ 32 の移動と同期して検出することで該被検査基板 9 表面の画像を得る。本発明の課題で述べたように、本発明の自動検査では検査速度が速いことが必須となる。従って、通常の SEM のように pA オーダーの電子線電流の電子線を低速で走査したり、多数回の走査および各々の画像の重ね合せは行わない。また、絶縁材料への帯電を抑制するためにも、電子線走査は高速で一回あるいは数回程度にする必要がある。そこで本実施例では、通常 SEM に比べ約 100 倍以上の、例えば 100 nA の大電流電子線を一回のみ走査することにより画像を形成する構成とした。走査幅は 100 μm とし、1 画素は 0.1 μm^2 とし、1 回の走査を 1 μs で行うようにした。

20

【0023】

電子銃 10 には拡散補給型の熱電界放出電子源が使用されている。この電子銃 10 を用いることにより、従来の例えばタングステン (W) フィラメント電子源や、冷電界放出型電子源に比べて安定した電子線電流を確保することができるため、明るさ変動の少ない電子線画像が得られる。また、この電子銃 10 により電子線電流を大きく設定することができるため、後述するような高速検査を実現できる。一次電子線 19 は、電子銃 10 と引き出し電極 11 との間に電圧を印加することで電子銃 10 から引き出される。一次電子線 19 の加速は、電子銃 10 に高電圧の負の電位を印加することでなされる。これにより、一次電子線 19 はその電位に相当するエネルギーで試料台 30 の方向に進み、コンデンサレンズ 12 で収束され、さらに対物レンズ 16 により細く絞られて試料台 30 上の X ステージ 31、Y ステージ 32 の上に搭載された被検査基板 9 (半導体ウエハ、チップあるいは液晶、マスク等微細回路パターンを有する基板) に照射される。なお、ブランキング偏向器 13 には、走査信号およびブランキング信号を発生する走査信号発生器 44 が接続され、コンデンサレンズ 12 および対物レンズ 16 には、各々レンズ電源 45 が接続されている。被検査基板 9 には、リターディング電源 36 により負の電圧を印加できるようになっている。このリターディング電源 36 の電圧を調節することにより一次電子線を減速し、電子銃 10 の電位を変えずに被検査基板 9 への電子線照射エネルギーを最適な値に調節することができる。

30

40

【0024】

被検査基板 9 上に一次電子線 19 を照射することによって発生した二次電子 51 は、被検査基板 9 に印加された負の電圧により加速される。被検査基板 9 上方に、E x B 偏向器 18 が配置され、これにより加速された二次電子 51 は所定方向へ偏向される。E x B 偏向器 18 にかかる電圧と磁界の強度により、偏向量を調整することができる。また、この

50

電磁界は、試料に印加した負の電圧に連動させて可変させることができる。E x B偏向器18により偏向された二次電子51は、所定の条件で反射板17に衝突する。この反射板17は、試料に照射する電子線（以下一次電子線と呼ぶ）の偏向器のシールドパイプと一体で円錐形状をしている。この反射板17に加速された二次電子51が衝突すると、反射板17からは数V～50eVのエネルギーを持つ第二の二次電子52が発生する。

【0025】

二次電子検出部7は、真空排気された検査室2内には二次電子検出器20が、検査室2の外にはプリアンプ21、AD変換器22、光変換手段23、光伝送手段24、電気変換手段25、高圧電源26、プリアンプ駆動電源27、AD変換器駆動電源28、逆バイアス電源29から構成されている。既に記述したように、二次電子検出部7のうち、二次電子検出器20が検査室2内の対物レンズ16の上方に配置されている。二次電子検出器20、プリアンプ21、AD変換器22、光変換手段23、プリアンプ駆動電源27、AD変換器駆動電源28は、高圧電源26により正の電位にフローティングしている。上記反射板17に衝突して発生した第二の二次電子52は、この吸引電界により二次電子検出器20へ導かれる。二次電子検出器20は、一次電子線19が被検査基板9に照射されている間に発生した二次電子51がその後加速されて反射板17に衝突して発生した第二の二次電子52を、一次電子線19の走査のタイミングと連動して検出するように構成されている。二次電子検出器20の出力信号は、検査室2の外に設置されたプリアンプ21で増幅され、AD変換器22によりデジタルデータとなる。AD変換器22は、二次電子検出器20が検出したアナログ信号をプリアンプ21によって増幅された後に直ちにデジタル信号に変換して、画像処理部5に伝送するように構成されている。検出したアナログ信号を検出直後にデジタル化してから伝送するので、従来よりも高速で且つS/N比の高い信号を得ることができる。

【0026】

Xステージ31、Yステージ32上には被検査基板9が搭載されており、検査実行時にはXステージ31、Yステージ32を静止させて一次電子線19を二次元に走査する方法と、検査実行時にXステージ31、Yステージ32をY方向に連続して一定速度で移動されるようにして一次電子線19をX方向に直線に走査する方法のいずれかを選択できる。ある特定の比較的小さい領域を検査する場合には前者のステージを静止させて検査する方法、比較的広い領域を検査するときは、ステージを連続的に一定速度で移動して検査する方法が有効である。なお、一次電子線19をブランキングする必要がある時には、ブランキング偏向器13により一次電子線19が偏向されて、電子線が絞り14を通過しないように制御できる。

【0027】

位置モニタ測長器34として、本実施例ではレーザ干渉による測長計を用いた。Xステージ31およびYステージ32の位置が実時間でモニタでき、制御部6に転送されるようになっている。また、Xステージ31、Yステージ32、そして回転ステージ33のモータの回転数等のデータも同様に各々のドライバから制御部6に転送されるように構成されており、制御部6はこれらのデータに基づいて一次電子線19が照射されている領域や位置が正確に把握できるようになっており、必要に応じて実時間で一次電子線19の照射位置の位置ずれを補正制御回路43より補正するようになっている。また、被検査基板毎に、電子線を照射した領域を記憶できるようになっている。

【0028】

被検査基板高さ測定器35は、電子ビーム以外の測定方式である光学式測定器、例えばレーザ干渉測定器や反射光の位置で変化を測定する反射光式測定器が使用されており、Xステージ31、Yステージ32に搭載された被検査基板9の高さを実時間で測定するように構成されている。本実施例では、スリットを通過した細長い白色光を透明な窓越しに該被検査基板9に照射し、反射光の位置を位置検出ニタにて検出し、位置の変動から高さの変化量を算出する方式を用いた。この被検査基板高さ測定器35の測定データに基づいて、一次電子線19を細く絞るための対物レンズ16の焦点距離がダイナミックに補正され、

常に非検査領域に焦点が合った一次電子線19を照射できるようになっている。また、被検査基板9の反りや高さ歪みを電子線照射前に予め測定しており、そのデータをもとに対物レンズ16の検査領域毎の補正条件を設定するように構成することも可能である。

【0029】

画像処理部5は第一画像記憶部46と第二画像記憶部47、演算部48、欠陥判定部49、モニタ50により構成されている。上記二次電子検出器20で検出された被検査基板9の画像信号は、プリアンプ21で増幅され、AD変換器22でデジタル化された後に光変換手段23で光信号に変換され、光伝送手段24によって伝送され、電気変換手段25にて再び電気信号に変換された後に第一画像記憶部46あるいは第二画像記憶部47に記憶される。演算部48は、この記憶された画像信号をもう一方の記憶部の画像信号との位置合わせ、信号レベルの規格化、ノイズ信号を除去するための各種画像処理を施し、双方の画像信号を比較演算する。欠陥判定部49は、演算部48にて比較演算された差画像信号の絶対値を所定のしきい値と比較し、所定のしきい値よりも差画像信号レベルが大きい場合にその画素を欠陥候補と判定し、モニタ50にその位置や欠陥数等を表示する。

10

【0030】

これまで回路パターン検査装置1の全体の構成について説明してきたが、このうちの二次電子51の検出手段について、その構成と作用をさらに詳細に説明する。一次電子線19は、固体に入射すると内部に進入しながらそれぞれの深さにおいて殻内電子を励起してエネルギーを失っていく。また、それとともに一次電子線が後方に散乱された反射電子が、やはり固体内で電子を励起させながら表面へ向かって進む現象が生ずる。これら複数の過程を経て、殻内電子は固体表面から表面障壁を超えて二次電子となって数V~50eVのエネルギーを持って真空中へ出る。一次電子線と固体表面のなす角度が浅いほど、一次電子線の進入距離とその位置から固体表面までの距離との比が小さくなり、二次電子が表面から放出されやすくなる。したがって、二次電子の発生は一次電子線と固体表面の角度に依存しており、二次電子発生量が試料表面の凹凸や材料を示す情報となる。

20

【0031】

図2は二次電子51の検出するための電子光学系3、二次電子検出部7の主要構成図を示す。一次電子線19は被検査基板9へ照射され、被検査基板9表面にて二次電子51を発生させる。この二次電子51は、被検査基板9に印加された負の高電圧により加速される。二次電子51は、加速されるとともに対物レンズ16、ExB偏向器18により収束、偏向され反射板17に衝突する。この反射板17は、検出器への印加電圧等が一次電子線に影響を及ぼすのを防止するためのシールドパイプと一体でテーパをもった円錐状をしている。平均で照射電子数の約5倍の二次電子を放出させるような構成として二次電子増倍効果を持たせた。上記の加速された二次電子51が衝突することにより、反射板17からは数V~50eVのエネルギーを持つ第二の二次電子52が発生する。この第二の二次電子52は、二次電子検出器20と二次電子検出器20に取り付けた吸引電極53により生成される吸引電界により二次電子検出器20前面へ吸引される。

30

【0032】

ExB偏向器18の電磁界は、被検査基板9に印加する負の高電圧に連動して可変設定することができる。以上の構成により、被検査基板9表面で発生した二次電子51がExB偏向器18を通過する際に95%以上が通過できるようにし、反射板17にてこの95%の二次電子51が約5倍の量に増倍されて第二の二次電子52が発生することができる。二次電子検出器20として、本実施例ではPIN型半導体検出器を用いた。

40

【0033】

PIN型半導体検出器は通常のPN型半導体検出器よりも応答性が速く、逆バイアス電圧電源により逆バイアス電圧を印加することによりサンプリング周波数が~100MHzの高周波の二次電子信号を検出することができる。この二次電子検出器20および検出回路であるプリアンプ21、AD変換器22、光変換手段23を正の電圧にフローティングしている。上記反射板17で生じた第二の二次電子52は、吸引電界により二次電子検出器20に吸引され、高エネルギー状態で二次電子検出器20に入射して表面層で一定のエネ

50

ルギーを消失した後に電子正孔対を生成し、電流となって電気信号に変換される。本実施例で用いた二次電子検出器 20 は、信号検出感度も非常に高く、表面層でのエネルギー損失を考慮すると、吸引電界により加速されて入射した第二の二次電子 52 は約 1000 倍に増幅された電気信号になる。この電気信号はプリアンプ 21 によりさらに増幅され、この増幅された信号（アナログ信号）は A/D 変換器 22 によりデジタル信号に変換される。そして、A/D 変換器 22 の出力を各ビット毎に光変換手段 23、光伝送手段 24、電気変換手段 25 をそれぞれ設け、パラレルで伝送した。この構成によれば、個々の伝送手段は A/D 変換器 22 のクロック周波数と同じ伝送速度があれば良い。さて、光変換手段 23 により光デジタル信号に変換された信号は、光伝送手段 24 により電気変換手段 25 へ伝送され、ここで光デジタル信号から再び電気信号に変換され、画像処理部 5 へ送られる。このように光信号に変換してから伝送するのは、二次電子検出器 20 から光変換手段 23 までの構成要素が高電圧電源 26 により正の高電位にフローティングされているからであり、本実施例の構成により、高電位レベルの信号をアースレベルの信号に変換できる。また、本実施例では、光変換手段 23 として電気信号を光信号に変換する発光素子を、光伝送手段 24 として光信号を伝送する光ファイバケーブルを、電気変換手段 25 として光信号を電気信号に変換する受光素子を用いた。光ファイバケーブルは高絶縁材料で形成されているため、高電位レベルの信号をアース電位レベルの信号に容易に変換できる。さらに、デジタル信号を光伝送しているため、光伝送時における信号の劣化が全くない。その結果、従来の技術であるアナログ信号を光伝送する構成と比べてノイズの影響の少ない画像を得ることができる。

10

20

【0034】

なお、上記の実施例では、二次電子検出器 20 は逆バイアス電源 29 により逆バイアス電圧を印加されていたが、逆バイアス電圧を印加しない構成にしても良い。また、本実施例では二次電子検出器 20 に PIN 型半導体検出器を用いたが、他のタイプの半導体検出器、例えばショットキー型半導体検出器やアバランシェ型半導体検出器等を用いても良い。また、応答性、感度等の条件を満たせば、MCP（マイクロチャネルプレート）を検出器として用いることも可能である。

【0035】

次に、前記回路パターン検査装置 1 により被検査基板 9 として製造過程のパターン加工が施された半導体ウエハを検査した場合の作用について説明する。まず、図 1 には記載されていないが、被検査基板 9 の搬送手段により半導体ウエハは試料交換室へロードされる。そこでこの被検査基板 9 は試料ホルダに搭載され、保持固定された後に真空排気され、試料交換室がある程度の真空度に達したら検査のための検査室 2 に移載される。検査室 2 では、試料台 30、X ステージ 31、Y ステージ 32、回転ステージ 33 の上に試料ホルダごと載せられ、保持固定される。セットされた被検査基板 9 は、予め登録された所定の検査条件に基づき X-Y ステージ 31、32 の X および Y 方向の移動により光学顕微鏡部 4 の下の所定の第一の座標に配置され、モニタ 50 により被検査基板 9 上に形成された回路パターンの光学顕微鏡画像が観察され、位置回転補正用に予め記憶された同じ位置の同等の回路パターン画像と比較され、第一の座標の位置補正值が算出される。次に第一の座標から一定距離離れ第一の座標と同等の回路パターンが存在する第二の座標に移動し、同様に光学顕微鏡画像が観察され、位置回転補正用に記憶された回路パターン画像と比較され、第二の座標の位置補正值および第一の座標に対する回転ずれ量が算出される。この算出された回転ずれ量分、回転ステージ 33 は回転し、その回転量を補正する。なお、本実施例では回転ステージ 33 の回転により回転ずれ量を補正しているが、回転ステージ 33 無しで、算出された回転ずれの量に基づき電子線の走査偏向量を補正する方法でも補正できる。この光学顕微鏡画像観察においては、光学顕微鏡画像のみならず電子線画像でも観察可能な回路パターンが選定される。また、今後の位置補正のために、第一の座標、光学顕微鏡画像観察による第一の回路パターンの位置ずれ量、第二の座標、光学顕微鏡画像観察による第二の回路パターンの位置ずれ量が記憶され、制御部 6 に転送される。

30

40

【0036】

50

さらに、光学顕微鏡による画像が用いられて、被検査基板 9 上に形成された回路パターンが観察され、被検査基板 9 上の回路パターンのチップの位置やチップ間の距離、あるいはメモリセルのような繰り返しパターンの繰り返しピッチ等が予め測定され、制御部 6 に測定値が入力される。また、被検査基板 9 上における被検査チップおよびチップ内の被検査領域が光学顕微鏡の画像から設定され、上記と同様に制御部 6 に入力される。光学顕微鏡の画像は、比較的低い倍率によって観察が可能であり、また、被検査基板 9 の表面が例えばシリコン酸化膜等により覆われている場合には下地まで透過して観察可能であるので、チップの配列やチップ内の回路パターンのレイアウトを簡便に観察することができ、検査領域の設定を容易にできるためである。

【0037】

以上のようにして光学顕微鏡部 4 による所定の補正作業や検査領域設定等の準備作業が完了すると、X ステージ 31 および Y ステージ 32 の移動により、被検査基板 9 が電子光学系 3 の下に移動される。被検査基板 9 が電子光学系 3 の下に配置されると、上記光学顕微鏡部 4 により実施された補正作業や検査領域の設定と同様の作業を電子線画像により実施する。この際の電子線画像の取得は、次の方法でなされる。上記光学顕微鏡画像による位置合せにおいて記憶され補正された座標値に基づき、光学顕微鏡部 4 で観察されたものと同じ回路パターンに、一次電子線 19 が走査信号発生器 44 により X Y 方向に二次元に走査されて照射される。この電子線の二次元走査により、被観察部位から発生する二次電子 51 が上記の二次電子検出のための各部の構成および作用によって検出されることにより、電子線画像が取得される。既に光学顕微鏡画像により簡便な検査位置確認や位置合せ、および位置調整が実施され、且つ回転補正も予め実施されているため、光学画像に比べ分解能が高く高倍率で高精度に位置合せや位置補正、回転補正を実施することができる。なお、一次電子線 19 を被検査試料 9 に照射すると、その箇所が帯電する。検査の際にその帯電の影響を避けるために、上記位置回転補正あるいは検査領域設定等の検査前準備作業において一次電子線 19 を照射する回路パターンは予め被検査領域外に存在する回路パターンを選択するか、あるいは被検査チップ以外のチップにおける同等の回路パターンを制御部 6 から自動的に選択できるようにしておく。これにより、検査時に上記検査前準備作業により一次電子線 19 を照射した影響が検査画像に及ぶことはない。

【0038】

次に、検査が実施される。検査時に被検査基板 9 に照射する一次電子線 19 の条件は、以下の方法にて求めた。まず、一般に電子線画像における S/N 比は、試料に照射する電子線の単位画素あたりの照射電子数 S の平方根と相関がある。画像同士を比較検査する場合には、電子線画像の S/N 比は正常部と欠陥部の信号量を検知できる値である必要があり、最低 S/N 比は 10 以上が必要であり、好ましくは 50 以上が必要である。前述のように、電子線画像の S/N 比は、試料に照射する電子線の単位画素あたりの照射電子数 S の平方根と相関があるため、S/N 比 10 を得るためには単一画素あたり少なくとも 100 個以上の電子が必要となり、S/N 比 50 を得るためには少なくとも 2500 個以上の電子が照射されなくてはならない。

【0039】

また、この回路パターン検査方法を適用するねらいは、前述の通り光学式パターン検査方法では検出が不可能な微小の欠陥を検知することであり、すなわち微小な画素における画像間の差を認識する必要があった。これを達成するために、本実施例では画素サイズを $0.1 \mu\text{m}$ とした。従って、最低限必要とされる単一画素あたりの電子数と上記画素サイズから、必要とされる単位面積あたりの電子線照射量は $0.16 \mu\text{C}/\text{cm}^2$ になり、好ましくは $4 \mu\text{C}/\text{cm}^2$ となる。この電子照射量を通常の SEM の電子線電流 (数 pA から数百 pA 程度) により得ようとする、例えば 20 pA の電子線電流によって 1cm^2 の領域に $0.16 \mu\text{C}/\text{cm}^2$ の電子を照射するには 8000 秒を要し、さらに $4 \mu\text{C}/\text{cm}^2$ の電子を照射するには 20 万秒を要する。しかしながら、回路パターンの検査、例えば半導体ウエハの検査において要求される検査速度は $600 \text{s}/\text{cm}^2$ 以下、好ましくは $300 \text{s}/\text{cm}^2$ 以下であり、これよりも検査時間が長くなると半導体製造においては検

10

20

30

40

50

査の実用性がきわめて低くなる。したがって、これらの条件を満たし、実用的な検査時間で必要な電子線を試料に照射するためには、電子線電流を最低でも 270 pA ($1.6 \mu\text{C}/\text{cm}^2$ 、 $600 \text{ s}/\text{cm}^2$) 以上、好ましくは 13 nA ($4 \mu\text{C}/\text{cm}^2$ 、 $300 \text{ s}/\text{cm}^2$) 以上に設定する必要がある。そこで、本実施例の回路パターンの検査方法では、 13 nA 以上の大電流電子線を用いて一回の走査により電子線画像を形成することにした。

【0040】

そして、通常のSEMに比べ約100倍以上の大電流 (270 nA 以上、好ましくは 13 nA 以上) の電子線を用いてただ一回の走査によって電子線画像を形成することは、検査速度の点から必要とされるだけでなく、以下に述べる理由により、下地膜あるいは表面パターンが絶縁材料により形成された回路パターンを検査するのに必要である。

10

【0041】

絶縁材料を有する回路パターンの電子線画像を通常のSEMにより取得すると、帯電の影響により実際の形状とは異なる電子線画像が得られたり、視野倍率によりコントラストがまったく異なることが多い。これは、微弱な電子線電流 (数 pA から数百 pA) を局所的に繰り返し走査することにより、あるいは視野倍率を変える際に焦点や非点補正のために画像形成に必要な電子線量以上に電子線を局所的に走査することにより、電子線照射量がある一ヶ所に集中して照射され、その部分の帯電が不均等になるためである。その結果、絶縁材料で形成されたパターンの電子線画像の品質は、視野により全く異なってしまうので、このような画像は電子線画像を比較する検査には適用できない。従って、絶縁材料を有する回路パターンについても導電性の材料の回路パターンと同様に検査できるようにするために、通常のSEMに比べ約100倍以上の大電流電子線を用いて一回の走査により電子線画像を形成することとした。すなわち、本実施例では、単位面積あたり、および単位時間あたりの試料への電子線照射量が一定であって、比較検査を行うのに足る画質を形成するために必要な電子線量により、しかも、半導体ウエハ等の検査方法の実用性に適した走査速度により、電子線を一回走査することで電子線画像を取得することとした。そして、上記のように通常のSEMに比べ約100倍以上の大電流電子線を用いて一回の走査により絶縁材料を有する回路パターンの電子線画像を取得したところ、一視野内の電子線画像を構成する各種回路パターンの構成材料や構造に依存して帯電量や画像のコントラストがそれぞれ異なること、同種の材料の同等のパターン同士では同様な画像コントラストが得られることを確認した。なお、大電流電子線による走査は本実施例では一回のみとしているが、実質的に前述の作用が実現される範囲で数回の場合もあり得る。

20

30

【0042】

次に、電子線画像のコントラストに影響する照射条件について述べる。電子線画像のコントラストは、試料に照射した電子線により発生し検出される二次電子の量により形成され、例えば材料等の相違により二次電子の発生量が異なることにより明るさの差となる。図3(a)と図3(b)は、電子線照射条件のコントラストへの影響を示すグラフであり、図3(a)は照射条件が適切な場合を示し図3(b)は照射条件が不適切な場合を示している。また、縦軸は画像の明るさと相関が大である帯電の程度、横軸には電子線の照射時間である。実線Aは、試料にホトレジストを用いた場合、点線Bは試料に配線材料を用いた場合である。

40

【0043】

図3(a)より、照射時間が少ない時間領域Cでは各材料の明るさ変動が少なく、照射時間が比較的多くなってくる時間領域Dだと照射時間による明るさの変化が大きくなり、最終的に照射時間が長い時間領域Eでは再び照射時間による明るさ変動が少なくなる。また、図3(b)より、照射条件が適切でない場合には、照射時間が少ない時間領域Cにおいても、照射時間に対する明るさ変動が大きく、安定した画像を得るのが困難である。従って、高速に且つ安定した電子線画像を取得するためには図3(a)の照射条件にて画像を取得することが重要である。

【0044】

50

上記電子線の試料への照射条件としては、単位面積あたりの電子線の照射量、電子線電流値、電子線の走査速度、試料に照射する電子線の照射エネルギーが挙げられる。そのため、これらパラメータは回路パターンの形状や材料毎にその最適値を求める必要がある。そのためには、試料に照射する電子線の照射エネルギーを自由に調整制御する必要がある。そのため、前述のように本実施例では試料である被検査基板 9 にリターディング電源 36 により一次電子を減速するための負の電圧を印加し、この電圧を調整することにより一次電子線 19 の照射エネルギーを適宜調整できるように構成している。これにより、電子銃 10 に印加する加速電圧を変化させる場合には一次電子線 19 の軸変化が発生し各種調整が必要になるのに対し、本実施例ではそのような調整を行わずに同様の効果を得ることができる。

10

【0045】

次に、検査を行うための電子線画像を形成する一次電子線 19 の走査方法について述べる。通常の SEM では、ステージが静止した状態で電子線を二次元に走査し、ある領域の画像を形成する。この方法によると、広領域をくまなく検査する場合には、画像取得領域毎に、静止して電子線を走査する時間の他に、移動時間としてステージの加速・減速・位置整定を加算した時間がかかる。そのため、検査時間全体では長時間を要してしまう。そのため、本発明では、ステージを一方向に連続的に定速で移動しながら、電子線をステージ移動方向と直交または交叉する向きに高速に一方向に走査することにより、被検査領域の画像を取得する検査方法を用いた。これにより、所定距離の一走査幅分の電子線取得時間は、所定距離をステージが移動する時間のみとなる。

20

【0046】

図 4 (a) には、上記方法により Y ステージ 32 が Y 方向に連続して定速移動している際に一次電子線 19 が走査する方法の一例を示している。一次電子線 19 を走査信号発生器 44 により走査する際に、実線で示した一方向のみ電子線を試料である被検査基板 9 に照射し、破線で示した電子線の振り戻しの間は被検査基板 9 に一次電子線 19 が照射されないようにブランキングすることにより、被検査基板 9 上に空間的、時間的に均一に電子線を照射することができる。ブランキングは、ブランキング偏向器 13 により一次電子線 19 を偏向して、絞り 14 を通過しないようにすることにより実施される。

【0047】

図 4 (b) には、別の走査方法の一例として、一次電子線 19 が等速度で往復走査する方法を示している。一次電子線 19 が一端から他端まで等速度で走査されると、X ステージ 31、Y ステージ 32 が一ピッチ送られ、電子線が反対の向きに元の端まで等速度で走査される。この方法の場合には、電子線の振り戻し時間を省略することができる。

30

【0048】

なお、電子線が照射されている領域または位置は、X ステージ 31、Y ステージ 32 に設置された位置モニタ測長器 34 の測定データが時々刻々と制御部 6 に転送されることにより、詳細に把握される。本実施例ではレーザ干渉計を採用している。同様に、一次電子線 19 が照射されている領域あるいは位置の高さの変動は、被検査基板高さ測定器 35 の測定データが時々刻々と制御部 6 に転送されることにより詳細に把握される。これらのデータに基づき、電子線の照射位置や焦点位置のずれを演算し、補正制御回路 43 によりこれらの位置ずれを自動的に補正する。従って、高精度で精密な電子線の操作方法が確保される。

40

【0049】

以上の一次電子線 19 の走査方法により、試料である被検査基板 9 の全面あるいは予め設定した検査領域に電子線が照射され、前述した原理により二次電子 51 が発生し、前述した方法により二次電子 51、52 が検出される。前述の各部の構成およびその作用により、良質の画像を得ることができる。例えば、前述の構成および方法で反射板 17 に照射することにより約 20 倍の二次電子増倍効果を得ることができるとともに、従来の方法よりも一次電子線への収差の影響を抑制することができる。また、同様の構成で ExB 偏向器にかける電磁界を調節することにより、被検査基板 9 表面から発生した反射電子を二次電

50

子と同様に反射板 17 に照射して得られた第二の二次電子 52 を検出することも容易に行える。また、E x B 偏向器 18 の電界および磁界を、試料に印加する負の高電圧に連動して調整制御することで、試料毎に異なる照射条件においても二次電子を効率良く検出できる。また、二次電子検出器 20 を用いて二次電子を検出し、検出された画像信号を検出直後にデジタル化してから光伝送する方法により、各種変換・伝送において発生するノイズの影響を小さくし、S/N 比の高い画像信号データを得ることができる。検出した信号から電子線画像を形成する過程においては、画像処理部 5 が制御部 6 から指定された電子線照射位置の所望の画素に、対応した時間毎の検出信号を、その信号レベルに応じた明るさ階調値として第一の記憶部 46 または第二画像記憶部 47 に逐次記憶させる。電子線照射位置と、検出時間で対応づけられた二次電子量が対応されることにより、試料回路パターンの電子線画像が二次元的に形成される。このようにして、高精度で S/N 比の高い良質な電子線画像を取得できるようになった。

10

【0050】

画像処理部 5 へ画像信号が転送されると、第一の領域の電子線画像が第一記憶部 46 に記憶される。演算部 48 は、この記憶された画像信号をもう一方の記憶部の画像信号との位置合せ、信号レベルの規格化、ノイズ信号を除去するための各種画像処理を施す。続いて、第二の領域の電子線画像が第二画像記憶部 47 に記憶され、同様の演算処理を施されながら、第二の領域の電子線画像と第一の電子線画像の同一の回路パターンおよび場所の画像信号を比較演算する。欠陥判定部 49 は、演算部 48 にて比較演算された差画像信号の絶対値を所定のしきい値と比較し、所定のしきい値よりも差画像信号レベルが大きい場合にその画素を欠陥候補と判定し、モニタ 50 にその位置や欠陥数等を表示する。次いで、第三に領域の電子線画像が第一記憶部 46 に記憶され、同様の演算を施されながら先に第二画像記憶部 47 に記憶された第二の領域の電子線画像と比較演算され、欠陥判定される。以降、この動作が繰り返されることにより、すべての検査領域について画像処理が実行されていく。

20

【0051】

前述の検査方法により、高精度で良質な電子線画像を取得し比較検査することにより、微細な回路パターン上に発生した微小な欠陥を、実用性に則した検査時間で検出することができる。また、電子線を用いて画像を取得することにより、光学式パターン検査方法では光が透過してしまい検査できなかったシリコン酸化膜やレジスト膜で形成されたパターンやこれらの材料の異物・欠陥が検査できるようになる。さらに、回路パターンを形成している材料が絶縁物の場合にも安定して検査を実施することができる。

30

【0052】

次に、この回路パターン検査装置 1 および方法を用いて半導体ウエハを検査した適用例について述べる。図 5 は半導体装置の製造プロセスを示している。図 5 に示すように、半導体装置は多数のパターン形成工程を繰り返している。パターン形成工程は、大まかに、成膜・感光レジスト塗布・感光・現像・エッチング・レジスト除去・洗浄の各ステップにより構成されている。この各ステップにおいて加工のための製造条件が最適化されていないと基板上に形成する半導体装置の回路パターンが正常に形成されない。図 6 (a) および図 6 (b) に製造過程における半導体ウエハ上に形成された回路パターンの概略を示す。図 6 (a) は正常に加工された回路パターン、図 6 (b) は加工不良が発生したパターンを示す。例えば図 5 の成膜過程で異常が発生するとパーティクルが発生し、半導体ウエハ表面に付着し、図 6 (b) 中の孤立欠陥等になる。また、感光時に感光のための露光装置の焦点や露光時間等の条件が最適でないと、レジストの照射する光の量や強が多すぎる箇所や足りない箇所が発生し、図 6 (b) 中のショートや断線、パターン細りとなる。感光時のマスク・レチクルに欠陥があると、感光単位であるショット毎に同一箇所に同様のパターン形状異常が発生する。またエッチング量が最適化されていない場合およびエッチング途中に生成された薄膜やパーティクルにより、ショートや突起、孤立欠陥、開口不良等が発生する。洗浄時には、洗浄層の汚れや剥離した膜や異物の再付着により微小なパーティクルが発生し、乾燥時の水切れ条件により表面に酸化膜の厚さむらを発生し易い。

40

50

【0053】

従って、実施例1の回路パターン検査方法および装置1を半導体装置の製造プロセスに適用することにより、異常の発生を高精度且つ早期に検知することができ、当該工程に異常対策処置を講ずることができ、これらの不良が発生しないよう加工条件を最適化することができるようになる。例えば、現像工程後に回路パターン検査工程が実施されて、ホトレジストパターンの欠陥や断線が検出された場合には、感光工程の露光装置の露光条件や焦点条件が最適でないという事態が推定され、焦点条件あるいは露光量の調整等によってこれらの条件が即座に改善される。また、これらの欠陥が各ショット間で共通して発生しているか否かを欠陥分布から調べることにより、パターン形成に用いられているホトマスク・レチクルの欠陥が推定され、ホトマスク・レチクルの検査や交換がいち早く実施される。その他の工程についても同様であり、本発明の回路パターンの検査方法および装置を適用し、検査工程を実施することにより、各種欠陥が検出され、検出された欠陥の内容によって各製造工程の異常の原因が推定される。

10

【0054】

このように半導体装置の製造過程において回路パターン検査方法および装置1をインラインで実施することにより、各種製造条件の変動や異常発生を検査実時間内に検知することができるため、多量の不良発生を未然に防ぐことができる。また、回路パターンの検査方法および装置を適用し、検出された欠陥の程度や発生頻度等から当該半導体装置全体の良品取得率を予測することができ、半導体装置の生産性を高めることができるようになる。

【0055】

20

図7は、セル情報画面図である。図は、セル情報定義画面である。アクション／処理内容は次の通りである。

NO アクション／処理

処 理 内 容

1 画面の構築

- (1) 画面を生成する
- (2) 手動のステージ移動操作の許可
- (3) 光頭画像切替え（初期）
- (4) 画像切替えボタンdisable表示
- (5) ウエハマップ表示（初期表示）

30

2 ウエハマップ

セル領域定義の対象とするチップをウエハマップ上から選択する（ダブルクリック又はチップを選択してチップ内マップボタンで切替える）

3 チップ内マップ
マップ

- (1) チップ内マップ101に定義した領域を表示する
- (2) 確定した場合は色を変えて表示する
- (3) カレントの画像位置をマークする

40

【0056】

4 作成ツール領域 1 0 2	・光顕画像からマウスでセル領域をトレースして領域の情報を作成して行く ・クリックされた座標を算出する ・入力された点は、画像、マップ共にマーキングする ・入力完了後、マップと画像部は図形を表示	
(1) 矩形	・領域のサイズを示す、対角の2点を入力	
	ガイダンス “左上点を入力”、“右下点を入力”	10
(2) 矩形ライン	・領域を一行に複数個定義するコマンド	
	ガイダンス “最初の領域左上点入力”	
	“最初の領域右下点入力”	
	“次の領域左上点入力”	
	“最後の領域左上点入力”	
(3) 矩形エリア	・領域を行列で定義	
	ガイダンス “最初の領域左上点入力”	20
	“最初の領域右下点入力”	
	“次行の領域左上点入力”	
	“最終行の領域左上点入力”	
	“次列の領域左上点入力”	
	“最終列の領域左上点入力”	
(4) 領域確定	作成ツールで作成した図形を確定するボタン	
【 0 0 5 7 】		30

- 5 トレース103 定義された領域を確定して行くコマンド
- (1) SEM高倍に画像切替え
手動のステージ移動ロック
 - (2) 画像上にトレースポイントをガイダンスとして表示する
 - (3) 項番4で入力されたデータの各座標点に、最終トレースの為、自動的に移動する
座標が入力されると次の座標に移動する
 - (4) 確定された領域図形の色を変え（マップ）、画像上では矩形を描く。
 - (5) 項番4で入力され、未確定分のコマンド単位で、上記(2)～(4)を繰り返す
 - (6) 確定完了すれば、元の光顕画像に切替え、手動のステージ移動ロックを外す
- 6 操作取消104 座標入力中は座標を1点戻し、コマンド完了後は前回の操作をキャンセルする(コマンド単位は一回分のみ)
- 7 選択操作 セル領域マップで矩形（作成ツールコマンドで作成されたグループ単位）を選択する
選択されたオブジェクトを強調表示。
- 8 削除105 上記で選択されたデータを消す
- 【0058】

10

20

30

- 9 セルピッチ入力 106 (1) 画像をSEM高倍に切替える（最後に入力した位置）
 (2) セルピッチ入力Dialogが開く
 (3) セルの位置を画像から入力
 ガイダンス “最初のセル右上点入力”
 ガイダンス “最後のセル右上点入力”
 (4) 〈10〉セルの個数を入力 10
 (5) 〈11〉計算ボタンが押されたらセルの2点座標と個数からピッチを求める
 (6) 〈9〉のOKボタンが押されたらピッチをレシピに取込み、〈12〉キャンセルであればデータを破棄。ダイアログを消去する
- 10 設定107 (1) この画面で設定したデータSAVE
 (2) 手動のステージ移動、焦点、光量操作のロック 20
 (3) 画像表示の中止
 (4) 検査領域画面へ
- 11 キャンセル108 (1) 設定した情報を破棄
 (2) 画面を最初の状態にする

【0059】

セル領域設定（定義）について更に詳述する。

前述のようにアライメント設定画面が「設定」ボタンにより設定されるとセル情報定義画面に基づいてセル情報の設定を行う。 30

【0060】

図8は、セル情報の設定に使用するチップ内マップ画面を表わす。セル情報の画面では、チップ内に配列されているセル領域を、画像で指定しながら設定していく。さらに、セル領域内のセルピッチを入力する。

【0061】

基本操作について説明する。

(i) ウエハマップ上に表示されている画面から、セル領域を設定するチップをクリックで選択する。次にチップボタン109をクリックして、選択したチップ内マップ101の画面に切替える。または、設定対象のチップをダブルクリックし、画面をチップ内にマップの表示に切替える。 40

(ii) チップ内マップ101には、設定されたセル領域が、スーパーインポーズ画面110に対応する位置に表示されていく。ウエハを移動するには、ジョイスティックを使用するか、移動モード111に切替えて、チップ内マップ101をクリックすることで、該当位置に移動することができる。

(iii) セル情報画面で設定した内容を確認する場合、設定ボタン107をクリックする。それによって画面が検査領域に切替わる。

(iv) セル情報画面で設定した内容をすべて取り消す場合、キャンセルボタン108をクリックする。そうするとセル情報画面の初期状態に戻る。

【0062】

図9に示すフローチャートは、作成ツール（図8の102）を使用してセル領域の情報作成方法を示す。

図において、「光顕」画像201で、使用するツールボタン「矩形」202、「矩形エリア」203、「矩形ライン」204のいずれかをクリックして領域を設定する点を入力204する。作成ツールの「領域確定」ボタンをクリックして、入力204した点の領域（図形）を確定205する。

【0063】

作成ツールの「トレース」ボタン（5）をクリックし、確定204した領域の点を「SEM高倍」画像207で再入力し、トレース206を行う。これによって各点の入力208を行う。「領域確定」ボタンをクリックしてスレースで入力した点の領域（図形）を確定209する。

10

次のセル領域の作成について判断し210、作成する場合（YES）は、再度各点の入力204から行う。領域作成の次の処理に進む場合（NO）は、セルピッチ入力211を行う。

【0064】

図10は、工程ファイルを増加させる方法を示す。

図において、新たな検査要求が新規品種221であるかを判定し、新規品種である場合（YES）には品種パラメータを表示222し、新規工程223のファイルを作成する。新規品種でない場合（NO）には新規工程224であるかを判定し、新規工程である場合（YES）には設定済のパラメータを表示225し、パラメータ変更すなわち修正226を行う。これにより新規工程ファイル227を作成する。新規工程でない場合（NO）には設定パラメータを表示228する。

20

【0065】

このようにして設定されたパラメータに基づき、実際の検査領域の設定229を行う。225で設定済パラメータを表示し、これを226で修正を加えることによって、すなわち改めて工程を作成しなくても単なる修正によって新たな工程ファイルを作成することができる。

【0066】

図11は、検査領域の表示ならびに設定について説明するフローチャートである。

図において、新たな検査要求が新規品種231であるかを判定し、新規品種である場合（YES）にはデフォルトの領域を表示232する。新規品種でない場合（NO）には新規工程234であるかを判定し、新規工程である場合（YES）には既存の工程と同じ検査領域を表示235する。新規工程でない場合（NO）には設定した検査領域を表示236する。表示された領域を修正237する。ついで、実際の検査領域を設定238する。設定されるセル領域から任意に検査領域を設定することができる。このことによって両画面は独立したものとなって柔軟な対応を可能とする。

30

【0067】

作成ツールの使用方法について説明する。

図7および図8において、作成ツール102は、「光顕」画像からマウスでセル領域をトレースして領域の情報を作成するものである。作成ツールでは、画像上でクリックされた座標と、ウエハの現在位置から実際の座標を算出する。また作成ツールの「矩形」「矩形ライン」「矩形エリア」のボタンは、スーパーインポーズ画面から点を入力してセル領域を設定する。以下にこれらのボタン操作によるセル領域の設定について説明する。

40

【0068】

（a）矩形

図12において、セル領域を示す矩形の対角の2点を入力する。

左上点P1を入力し、右下点P2を入力することによってセル領域を確定することができる。

（b）矩形ライン

図13において、矩形ラインは領域を1列に複数固定で設定・入力される。

50

最初の領域左上点 P 1 を入力し、最初の領域右下点 P 2 を入力し、かつ次の領域左上点 P 3 を入力し、最後の領域左上点 P 4 を入力することによって矩形ライン領域を確定することができる。

(c) 矩形エリア

図 1 4 において、矩形エリアは領域を行う列とで設定・入力される。

最初の領域左上点 P 1 を入力し、最初の領域右下点 P 2 を入力し；次行の領域左上点 P 3 を入力し、最終行の領域左上点 P 4 を入力し；かつ次の領域左上点 P 5 を入力し、最終列の領域左上点 P 6 を入力することによって矩形エリア領域を確定することができる。

(d) 領域確定

領域確定ボタンをクリックして、作成した図形を確定する。確定前であれば操作取消ボタン 1 0 4 を 1 回クリックする毎に、入力した座標を元に戻すことができる。

【0 0 6 9】

(e) トレース

トレースは、「光顕」画像で入力したセル領域データを「S E M 低倍」または「S E M 高倍」で再入力することで精度を上げたデータを作成する機能である。トレースボタン 1 0 3 をクリックすると自動的に S E M 画像に切替わり、前に「光顕」画像で入力し、領域確定したデータの最初の入力座標点に移動する。ガイダンスに従って、再度座標を入力する。すべての座標点の再入力完了したら、領域確定ボタンをクリックする。領域確定ボタンを押す前であれば操作取消ボタン 1 0 4 をクリックすることにより、クリックした回数分トレース座標で前に戻ることができる。

(f) 操作取消し

領域確定ボタンで図形の確定を行う前であれば、操作取消ボタン 1 0 4 をクリックすることにより、クリックした回数分だけ入力した座標を前に戻ることができる。

(g) 削除

チップ内マップ表示状態で、オブジェクト選択に切替えるものである。マップ内の図形をマウスで選択し（図形の枠が赤に変化する。）、削除ボタン 1 0 5 をクリックすることにより、図形を削除することができる。

【0 0 7 0】

(h) オプション

将来の拡張用ボタンである。

(i) セルピッチ入力

セルピッチの入力をする前に、「光顕」画像でセルピッチを入力するための位置に移動する。ついで、セルピッチ入力ボタン 1 0 6 をクリックする。「光顕」画像であれば自動的に「S E M 高倍」画像に切替わる。セルの位置を画像から入力する。

(j) 設定

セル情報画面で設定した内容を確定する場合、設定ボタン 1 0 7 をクリックする画面が検査領域に切替わる。

(k) キャンセル

セル情報画面で設定した内容をすべて取り消す場合、キャンセルボタン 1 0 8 をクリックする。セル情報画面の初期状態に戻る。

【0 0 7 1】

(l) その他のセル領域の設定手段

複写、削除、移動、トレース機能や使用した後戻りによる設定ができる機能を設けることができる。セル領域のグループ化を図り（グループ化機能）、グループ化されたセル領域の複写、削除、移動設定ができる機能を設けることができる。行あるいは列あるいはこれらの組み合わせのセル領域をミラー反転により対象的に設定する機能を設けることができる。よってセル領域の具体的設定手段は次のようになる。

(ア) 矩形、矩形ライン、矩形エリア、ミラー反転設定

(イ) 複写、削除、移動、トレース機能を使用した後戻りによる設定

(ウ) セル領域のグループ化機能による複写、削除、移動設定

10

20

30

40

50

(ア) (イ) (ウ) に表示する個々の1つまたは2つ以上の設定項目を選択し、それらについてセル領域を作成することは任意である。また、(ア) (イ) (ウ) のいずれかを選択することもできる。

このようなセル領域の設定は「SEM」画像によるばかりでなく「光顕」画像あるいはレーザ光画像についても適用できることは勿論である。

【0072】

図15は、最終試し検査(1)画面図である。この図は、試し検査用チップ設定画面である。

作成したレシピを基に、実際の検査と同じ処理を行ってレシピデータを確認するものである。

10

(1) 検査チップ設定

必要であれば、検査対象とするチップを再設定する。ここで設定した検査チップレシピは試し検査専用に一時的に作成されるもので、正式な検査対象チップとは成らない。

【0073】

(2) 最終試し検査

検査開始ボタン112を押す事で、実行が開始される。検査と欠陥確認が完了すると、この画面に戻って来る。

アクション／処理および処理内容は次の通りである。

NO アクション／処理

処 理 内 容

- | | | | |
|---|-----------------------|---|----|
| 1 | 画面の構築 | (1) 画面を生成し、レシピによる描画を行う
(2) 光顕画像切替え
(3) 画像表示開始 | 20 |
| 2 | ウエハマップ操作
(検査領域と同じ) | マウスの左ボタンか矩形ドラックによりウエハマップ
113上で検査の対象をON/OFFする。
同時に検査チップ数、検査面積を計算して表示。
更に検査予想時間を概略計算して表示する。 | 30 |
| 3 | サンプリング率 | 検査を間引く比率。サンプリング率入力領域114で
サンプリング率が入力されると、検査面積及び検査予
想時間を再計算して表示する。
(100%、50%、25%、12.5%、
6.25%、3.175%) | 40 |
| 4 | 設定 | 設定ボタン115で設定した情報をSAVEする。 | |
| 5 | キャンセル | キャンセルボタン116で設定されたデータを破棄し
、
最初の状態にする。 | 40 |
| 6 | 検査開始 | 検査開始ボタン112で試し検査を開始する。 | |

【0074】

図16は欠陥確認画面図である。

ウエハマップ113上でマウスにより該当する欠陥位置を指定するか、欠陥IDフィールド117からIDを指定すると、左下に該当する欠陥の情報が表示される。この状態で右側のスーパーインポーズ画面118に欠陥の画像が表示される。

50

ウエハマップ113と欠陥IDフィールド117は連動しており、マップ上で指定されれば、欠陥IDフィールド117の該当するIDが表示され、欠陥IDフィールド117を入力すればマップ上の該当する位置がマーキングされる。
該当する欠陥の分類がわかればこのフィールドに入力する。

【0075】

図17は、ウエハマップ113についての拡大機能および表示欠陥のナビゲード機能を示す。図において、拡大／縮小ボタン119をクリックすることによってチップおよびチップ内を任意に拡大することができる。これによってマップに表示される欠陥位置を重なりなく表示することができる。

ナビボタン120をクリックすることによってナビゲート線121の先端を欠陥位置に位置させることができる。色変化による欠陥位置表示に加えることによって、現在表示している欠陥位置を更に強調することができる。また、右側のスーパーインポーズ画面110に表示されるSEM画像の表示を待つことなくウエハマップ113上における欠陥情報を次々に見ることができ、迅速な欠陥情報が得られる。

10

【0076】

また、ウエハマップ113の表示画面および右側のスーパーインポーズ画面110のSEM画像表示画面上にスケール122、123を表示することができる。これによってマップ拡大に伴った場合のスケール表示ならびにSEM画像についてのスケール表示が可能になって、欠陥の大きさがよく確実に把握することができる。

チップ数はチップボタン124によって見ることができる。

20

【0077】

ウエハ外観検査装置の検査方法における画像比較について以下説明する。

本装置では、隣接する同一パターンや隣接するチップの同一箇所を画像比較することで欠陥を検出する。この理由は、半導体はほとんど繰り返しパターンの組み合わせで形成されているためこの方法が最も効率が良いからである。例えばメモリではセルと呼ばれる数 μm ピッチの繰り返しパターンが無数に存在するメモリセルと呼ばれる部分が大きな割合を占める。したがって繰り返し画面を比較することで欠陥が容易に発見できる。このメモリセルの周囲に存在する周辺回路も同一パターンの繰り返しであり同様に繰り返し画面を比較すればよい。さらにウエハ上には多数の同一チップが形成されており隣接するチップの同一箇所を比較することも可能である。

30

【0078】

以上述べたように、本発明の実施例では、チップ検査、ウエハ抜き取り頻度検査を画面を見ながら迅速に行うことができ、製品全体に及ぶ欠陥あるいは特定領域における欠陥を迅速に検知することができ、プロセス条件の変動を確実に検知し、プロセスにフィードバックすると同時に差工数や払い出し予算の調整にフィードバックすることができる。

【0079】

また、微細パターン形成

工程／レジスト現像後、微細パターン

形成工程／エッチング後、穴パターン

形成工程、洗浄後の検査欠陥を画面表示によって迅速に検知することができる。

40

【0080】

本検査を基板製品プロセスへ適用することにより、上記従来技術では検出し得なかった欠陥、すなわち製品装置や条件等の異常を画面形成表示手段によって形成された画面を参照することによって早期に且つ高精度に発見することができるため、基板製造プロセスにいち早く異常対策処理を溝ずることができる、その結果半導体装置その他の基板の不良率を低減し生産性を高めることができる。また、上記検査を適用することにより、異常発生をいち早く検知することができるので、多量の不良発生を未然に防止することができ、さらにその結果、不良の発生そのものを低減させることができるので、半導体装置等の信頼性を高めることができ、新製品等の開発効率が向上し、且つ製造コストが削減できる。

【0081】

50

【発明の効果】

本発明によれば、ウエハ外観検査装置の断面機能を改良し、実用的に使い勝手のよい回路パターンを検査装置および検査方法を提供することが可能となる。

【図面の簡単な説明】

【図１】回路パターン検査装置の装置構成を示す図。

【図２】電子光学系と二次電子検出部の主要部構成を示す図。

【図３】電子線照射条件のコントラストへの影響を説明する図。

【図４】電子線の走査方法を説明する図。

【図５】半導体装置製造プロセスフローを説明する図。

【図６】半導体装置回路パターンと欠陥内容を説明する図。

10

【図７】レシピ作成ＧＵＩコマンドレベル機能仕様画面図。

【図８】レシピ作成ＧＵＩコマンドレベル機能仕様画面図。

【図９】フローチャート。

【図１０】フローチャート。

【図１１】フローチャート。

【図１２】セル領域設定説明図。

【図１３】セル領域設定説明図。

【図１４】セル領域設定説明図。

【図１５】レシピ作成ＧＵＩコマンドレベル機能仕様画面図。

【図１６】欠陥確認モニタＧＵＩの機能仕様画面図。

20

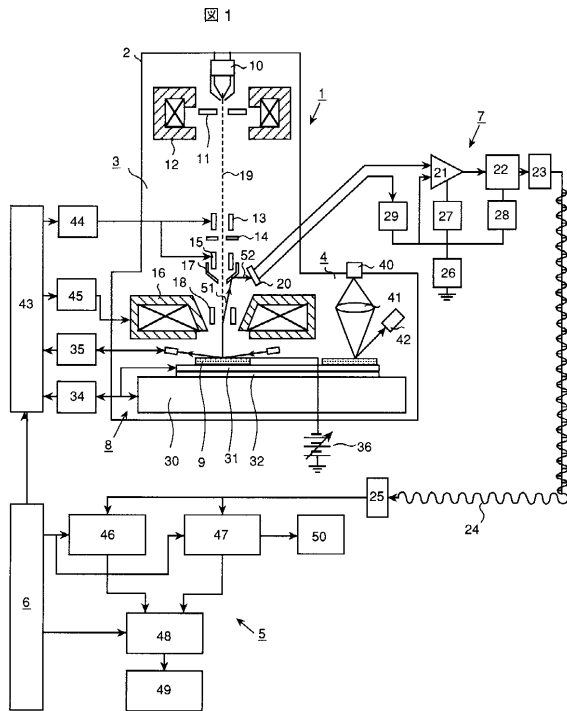
【図１７】欠陥確認モニタＧＵＩの機能仕様画面図。

【符号の説明】

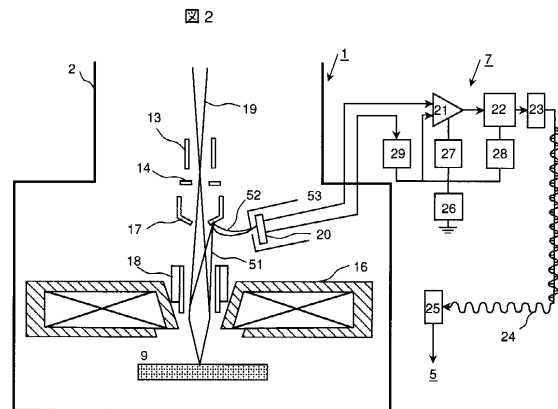
１…回路パターン検査装置、２…検査室、３…電子光学系、４…光学顕微鏡部、５…画像処理部、６…制御部、７…二次電子検出部、８…試料室、９…被検査基板、１０…電子銃、１１…引き出し電極、１２…コンデンサレンズ、１３…ブランキング偏向器、１４…絞り、１５…走査偏向器、１６…対物レンズ、１７…反射板、１８…ＥｘＢ偏向器、１９…一次電子線、２０…二次電子検出器、２１…プリアンプ、２２…ＡＤ変換機、２３…光変換手段、２４…光伝送手段、２５…電気変換手段、２６…高圧電源、２７…プリアンプ駆動電源、２８…ＡＤ変換器駆動電源、２９…逆バイアス電源、３０…試料台、３１…Ｘステージ、３２…Ｙステージ、３３…回転ステージ、３４…位置モニタ測長器、３５…被検査基板高さ測定器、３６…リターディング電源、４０…白色光源、４１…光学レンズ、４２…ＣＣＤカメラ、４３…補正制御回路、４４…走査信号発生器、４５…対物レンズ電源、４６…第一記憶部、４７…第二画像記憶部、４８…演算部、４９…欠陥判定部、５０…モニタ。

30

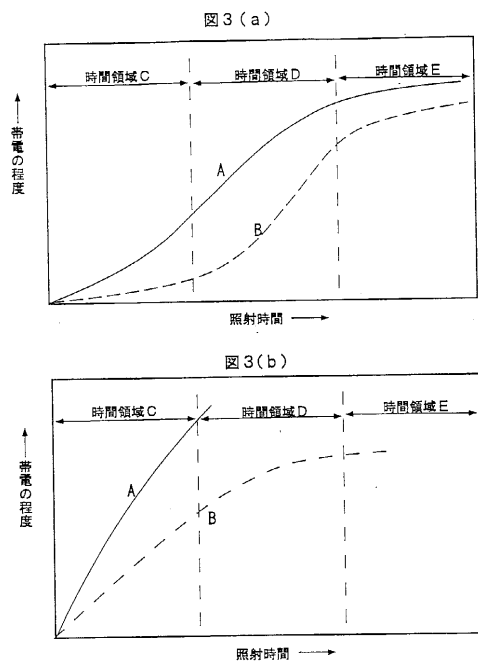
【図 1】



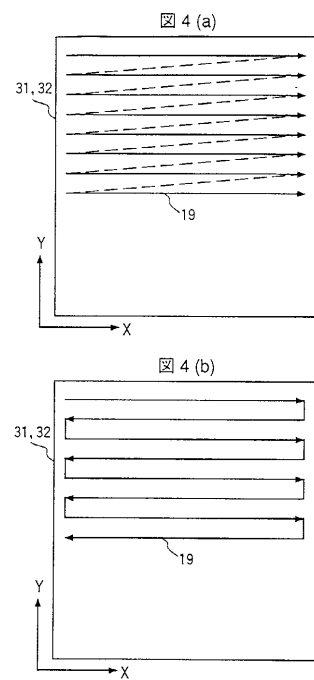
【図 2】



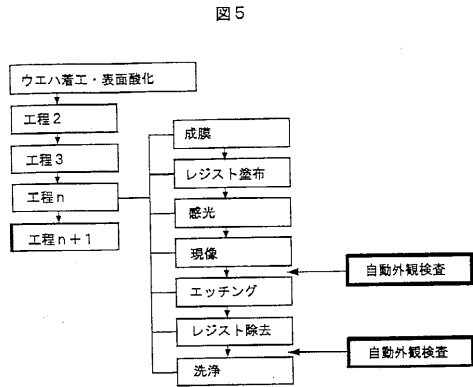
【図 3】



【図 4】



【図 5】



【図 6】

図 6 (a) 正常に加工されたパターン

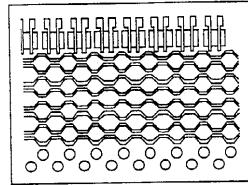
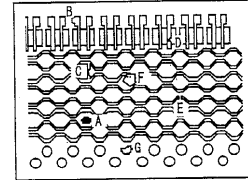


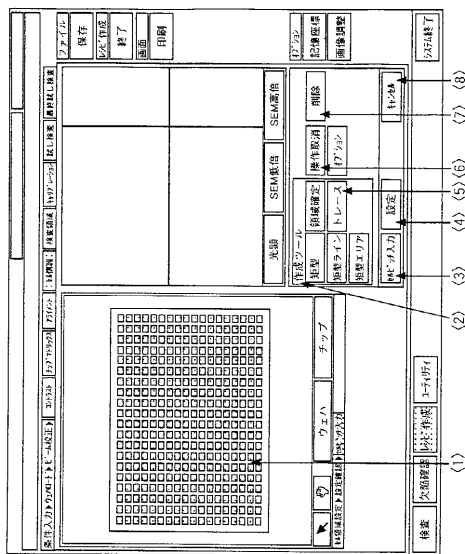
図 6 (b) 不良を発生したパターン



A: 孤立欠陥
B: 突起
C: ショート
D: 欠け
E: 断線
F: 薄膜残り
G: 開口不良

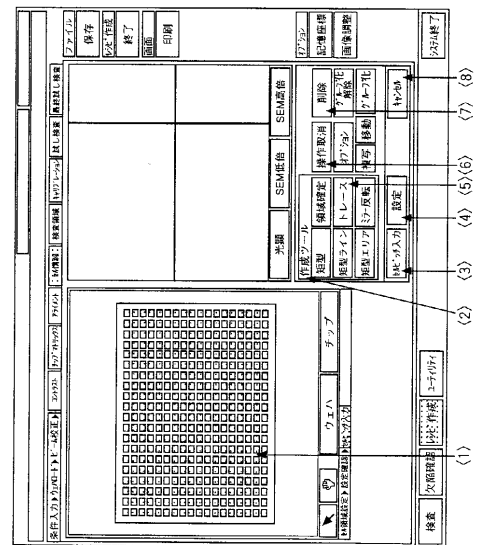
【図 7】

図 7

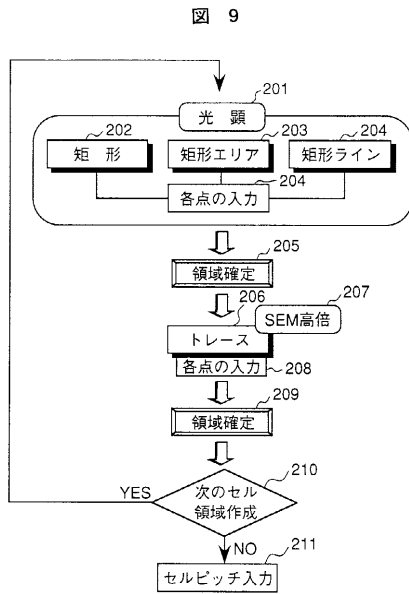


【図 8】

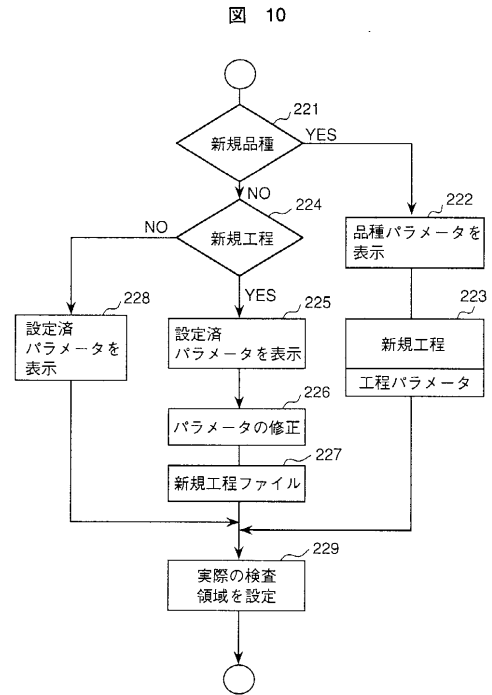
図 8



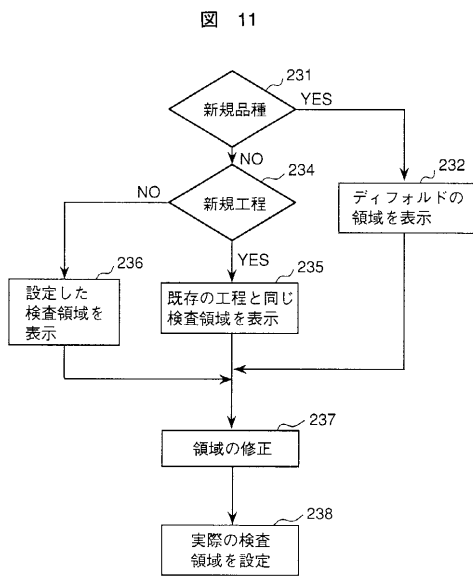
【図 9】



【図 10】

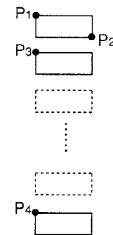


【図 11】



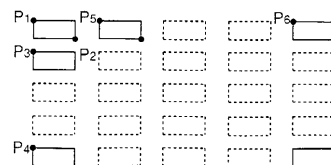
【図 13】

図 13



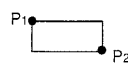
【図 14】

図 14

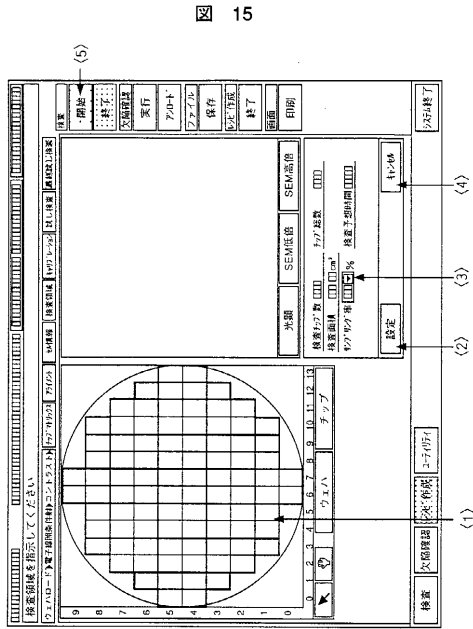


【図 12】

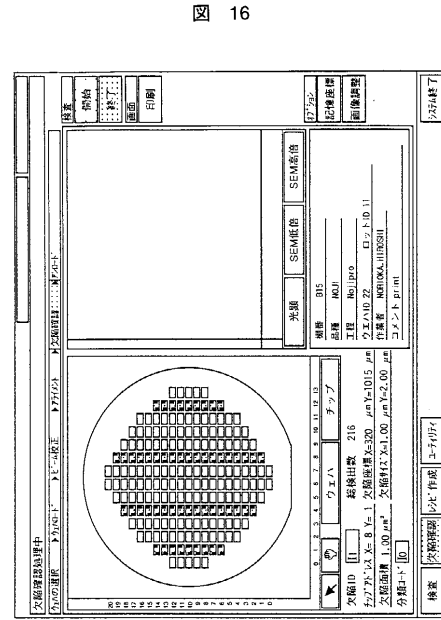
図 12



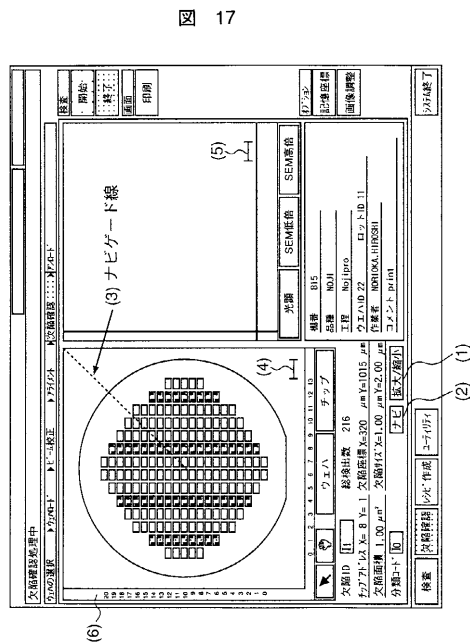
【図 15】



【図 16】



【図 17】



フロントページの続き

- (72)発明者 野副 真理
東京都国分寺市東恋ヶ窪一丁目280番地 株式会社 日立製作所 中央研究所内
- (72)発明者 森岡 洋
東京都小平市上水本町五丁目20番1号 株式会社 日立製作所 半導体事業本部内
- (72)発明者 宇佐見 康継
茨城県ひたちなか市市毛882番地 株式会社 日立製作所 計測器事業部内
- (72)発明者 広井 高志
神奈川県横浜市戸塚区吉田町292番地 株式会社 日立製作所 生産技術研究所内

審査官 田邊 英治

- (56)参考文献 特開平08-124977 (JP, A)
特開平03-232250 (JP, A)
特開平05-107322 (JP, A)
特開平06-275688 (JP, A)
特開昭63-141332 (JP, A)

- (58)調査した分野(Int.Cl., DB名)
G01N 21/84-21/958
H01L 21/64-21/66