

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-11429

(P2010-11429A)

(43) 公開日 平成22年1月14日(2010.1.14)

(51) Int.Cl.	F I	テーマコード (参考)
HO4N 1/387 (2006.01)	HO4N 1/387	2C187
HO4N 1/113 (2006.01)	HO4N 1/04 1O4A	2H076
HO4N 1/21 (2006.01)	HO4N 1/21	5B057
GO6T 3/60 (2006.01)	GO6T 3/60	5C072
GO6T 3/00 (2006.01)	GO6T 3/00 2OO	5C073
審査請求 未請求 請求項の数 12 O L (全 21 頁) 最終頁に続く		

(21) 出願番号 特願2008-171744 (P2008-171744)
 (22) 出願日 平成20年6月30日 (2008.6.30)

(71) 出願人 000001007
 キヤノン株式会社
 東京都大田区下丸子3丁目30番2号
 (74) 代理人 100090538
 弁理士 西山 恵三
 (74) 代理人 100096965
 弁理士 内尾 裕一
 (72) 発明者 立川 知弘
 東京都大田区下丸子3丁目30番2号キヤ
 ノン株式会社内
 Fターム(参考) 2C187 AC07 AE07 AF01 BF14 BG03
 DB36 FA01
 2H076 AB05 AB12 AB16 AB22 AB66
 5B057 AA11 CA12 CA16 CB12 CB16
 CD04 CD12 CH11
 最終頁に続く

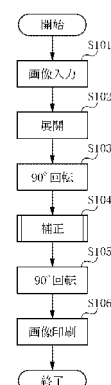
(54) 【発明の名称】 画像処理装置及び画像処理装置の制御方法

(57) 【要約】 (修正有)

【課題】画像データを補正して出力する際、補正の前後で画像データの座標を変換し、補正時の書込方向と同じ方向で画像データを読み出して出力する。

【解決手段】画像回転部を制御し、S102で展開した画像データを正の方向(左周り)に90°回転させる(S103)。次に、イメージプロセッサを制御し、S103で正の方向に90°回転された画像データに対して補正処理を実行する(S104)。次に、画像回転部を制御し、S104で補正処理が実行された画像データを負の方向(右周り)に90°回転させる(S105)。

【選択図】図8



【特許請求の範囲】**【請求項 1】**

画像データを記憶する記憶手段と、

画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力手段と、

前記入力手段により入力された画像データの各画素について、前記第 1 の方向の座標と前記第 1 の方向と直交する第 2 の方向の座標とが相互に変換されるようアドレスを変換する第 1 の変換手段と、

所定の補正情報に基づき、前記第 1 の変換手段により変換された画像データの各ラインの書き込み開始アドレスを設定する設定手段と、

前記第 1 の変換手段により変換された画像データを、前記第 1 の方向にライン単位で前記記憶手段から読み出し、前記設定手段により設定された書き込み開始アドレスから、前記第 1 の方向にライン単位で前記記憶手段に書き込むことにより、前記第 1 の変換手段により変換された画像データを補正する補正手段と、

前記補正手段により補正された画像データの各画素について、前記第 1 の方向の座標と前記第 2 の方向の座標とが相互に変換されるようアドレスを変換する第 2 の変換手段と、

前記第 2 の変換手段により変換された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力手段とを有することを特徴とする画像処理装置。

【請求項 2】

画像データを記憶する記憶手段と、

画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力手段と、

所定の補正情報に基づき、前記入力手段により入力された画像データの各ラインの書き込み開始アドレスを設定する設定手段と、

前記入力手段により入力された画像データを、前記第 1 の方向と直交する第 2 の方向にライン単位で前記記憶手段から読み出し、前記設定手段により設定された書き込み開始アドレスから、前記第 2 の方向にライン単位で前記記憶手段に書き込むことにより、前記入力手段により入力された画像データを補正する補正手段と、

前記補正手段により補正された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力手段とを有することを特徴とする画像処理装置。

【請求項 3】

前記出力手段により前記記憶手段からライン単位で読み出された画像データに応じた照射光を感光体上に照射する露光手段と、

前記露光手段による照射光の照射により前記感光体上に形成された静電潜像を現像剤で現像する現像手段と、

前記現像手段により現像された現像剤像を用紙上に転写する転写手段とを有することを特徴とする請求項 1 又は 2 に記載の画像処理装置。

【請求項 4】

前記転写手段により転写された現像剤像を用紙上に定着する定着手段とを有することを特徴とする請求項 3 に記載の画像処理装置。

【請求項 5】

画像を読み取る読取手段を有し、

前記入力手段は、前記読取手段により読み取られた画像の画像データを入力することを特徴とする請求項 1 乃至 4 のいずれかに記載の画像処理装置。

【請求項 6】

画像データを外部装置から受信する受信手段を有し、

前記入力手段は、前記受信手段により受信された画像データを入力することを特徴とする請求項 1 乃至 4 のいずれかに記載の画像処理装置。

【請求項 7】

前記補正情報は、前記画像データのラインごとに異なる複数の補正值を含むことを特徴とする請求項 1 乃至 6 のいずれかに記載の画像処理装置。

【請求項 8】

前記補正手段は、前記設定手段により設定された書き込み開始アドレスまでのアドレスに白画素を表す画像データを書き込むことを特徴とする請求項 1 乃至 7 のいずれかに記載の画像処理装置。

【請求項 9】

前記補正情報は、前記露光手段が感光体上に照射する照射光の走査線の歪みを補正するための情報であることを特徴とする請求項 3 又は 4 に記載の画像処理装置。

【請求項 10】

前記第 1 の方向は、前記露光手段が照射する照射光の主走査方向に対応し、

前記第 2 の方向は、前記露光手段が照射する照射光の副走査方向に対応することを特徴とする請求項 3 又は 4 に記載の画像処理装置。

【請求項 11】

画像データを記憶する記憶手段を有する画像処理装置を制御するための制御方法であって、

画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力工程と、

前記入力工程により入力された画像データの各画素について、前記第 1 の方向の座標と前記第 1 の方向と直交する第 2 の方向の座標とが相互に変換されるようアドレスを変換する第 1 の変換工程と、

所定の補正情報に基づき、前記第 1 の変換工程により変換された画像データの各ラインの書き込み開始アドレスを設定する設定工程と、

前記第 1 の変換工程により変換された画像データを、前記第 1 の方向にライン単位で前記記憶手段から読み出し、前記設定工程により設定された書き込み開始アドレスから、前記第 1 の方向にライン単位で前記記憶手段に書き込むことにより、前記第 1 の変換工程により変換された画像データを補正する補正工程と、

前記補正工程により補正された画像データの各画素について、前記第 1 の方向の座標と前記第 2 の方向の座標とが相互に変換されるようアドレスを変換する第 2 の変換工程と、

前記第 2 の変換工程により変換された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力工程とを有することを特徴とする制御方法。

【請求項 12】

画像データを記憶する記憶手段を有する画像処理装置を制御するための制御方法であって、

画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力工程と、

所定の補正情報に基づき、前記入力工程により入力された画像データの各ラインの書き込み開始アドレスを設定する設定工程と、

前記入力工程により入力された画像データを、前記第 1 の方向と直交する第 2 の方向にライン単位で前記記憶手段から読み出し、前記設定工程により設定された書き込み開始アドレスから、前記第 2 の方向にライン単位で前記記憶手段に書き込むことにより、前記入力工程により入力された画像データを補正する補正工程と、

前記補正工程により補正された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力工程とを有することを特徴とする制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、画像処理装置及び画像処理装置の制御方法に関するものである。

【背景技術】

【0002】

画像形成装置は、帯電した感光体にレーザーを照射することにより、露光を実行する。そして、露光によって生成された静電潜像をトナーで現像し、現像した画像を用紙に転写し、転写された用紙に画像を定着する。

【0003】

このような画像形成装置の露光部において、レーザーの走査ラインは、感光体の軸に対

10

20

30

40

50

して平行な直線となるのが理想的である。しかし、光源や感光体に取り付けられた位置や傾きの誤差等により、レーザーの走査ラインは、感光体の軸に平行な直線に比べて歪んだ線となってしまうことがある。

【 0 0 0 4 】

レーザーの走査ラインの歪みを補正するための方法として、特許文献 1 のような発明が存在する。

【 0 0 0 5 】

特許文献 1 に記載された発明は、センサを用いてレーザーの走査ラインの歪みを測定し、その歪みを相殺するようにビットマップの画像データを補正して、補正した画像データに基づいて画像形成を実行するものである。

10

【 0 0 0 6 】

この画像データの補正方法を、図 1 8 ~ 2 0 を用いて説明する。図 1 8 は、従来技術において補正処理が実行される前の画像データのデータ構造を示す図である。図 1 8 において、画像データは、マトリックス構造をなすビットマップのデータとなっている。図 1 9 は、従来技術において特定のラインで画像データに補正処理が実行される様子を示す図である。画像データは、印刷時、ライン毎に図 1 9 に示す補正処理が実行されてから露光部に出力される。図 1 9 に示すように、各ラインにおいて、画素ごとに、理想の走査線上に存在する画素を実際の走査線上に存在する画素で置き換える処理が実行される。図 2 0 は、従来技術において補正処理が実行された後の画像データのデータ構造を示す図である。図 2 0 において、画像データは、実際の走査線の歪みと副走査方向に対象の歪みがかけられたものとなっている。この画像データを用いることにより、印刷時には実際の走査線の歪みが相殺され、露光部により理想の走査線で露光したものと同様の静電潜像を得ることができる。

20

【 0 0 0 7 】

なお、理想の走査線とは、装置に対して露光部と感光体の組付け位置が理想的に固定されたとき、露光部が感光体上にレーザーを 1 ライン分照射した際にレーザーが感光体上を照射した位置を示す走査線のことである。また、実際の走査線とは、装置に対して露光部と感光体が実際に組付けられた状態で、露光部が感光体上にレーザーを 1 ライン分照射した際にレーザーが感光体上を照射した位置を示す走査線のことである。

【特許文献 1】特開 2 0 0 4 - 1 7 0 7 5 5 号

30

【発明の開示】

【発明が解決しようとする課題】

【 0 0 0 8 】

しかし、特許文献 1 に記載された発明では、画像データの補正をライン毎の画素ごとに副走査方向で行っている。そのため、特許文献 1 に記載された発明を実施するためには、少なくともレーザーの走査ラインの歪み幅よりも大きいライン数のラインバッファが必要となる。例えば、レーザーの走査ラインの歪み幅が N ライン分である場合、N ライン分の画像データを記憶できるラインバッファが必要となる。ラインバッファを多く確保すると、画像データを補正するためのメモリ容量や回路規模も増大して、コストアップを招くことになってしまう。

40

【 0 0 0 9 】

本願発明は、画像データを補正して出力する際、補正の前後で画像データの座標を変換し、補正時の書込方向と同じ方向で画像データを読み出して出力することを目的とする。

【 0 0 1 0 】

また、本願発明は、画像データを補正して出力する際、補正時の書込方向と直交する方向で画像データを読み出して出力することを目的とする。

【課題を解決するための手段】

【 0 0 1 1 】

本発明に係る画像処理装置は、画像データを記憶する記憶手段と、画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力手段と、前記入力手段により入力

50

された画像データの各画素について、前記第 1 の方向の座標と前記第 1 の方向と直交する第 2 の方向の座標とを相互に変換する第 1 の変換手段と、所定の補正情報に基づき、前記第 1 の変換手段により変換された画像データの各ラインの書き込み開始アドレスを設定する設定手段と、前記第 1 の変換手段により変換された画像データを、前記第 1 の方向にライン単位で前記記憶手段から読み出し、前記設定手段により設定された書き込み開始アドレスから、前記第 1 の方向にライン単位で前記記憶手段に書き込むことにより、前記第 1 の変換手段により変換された画像データを補正する補正手段と、前記補正手段により補正された画像データの各画素について、前記第 1 の方向の座標と前記第 2 の方向の座標とを相互に変換する第 2 の変換手段と、前記第 2 の変換手段により変換された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力手段とを有することを特徴とする。

10

【 0 0 1 2 】

また、本発明に係る画像処理装置は、画像データを記憶する記憶手段と、画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力手段と、所定の補正情報に基づき、前記入力手段により入力された画像データの各ラインの書き込み開始アドレスを設定する設定手段と、前記入力手段により入力された画像データを、前記第 1 の方向と直交する第 2 の方向にライン単位で前記記憶手段から読み出し、前記設定手段により設定された書き込み開始アドレスから、前記第 2 の方向にライン単位で前記記憶手段に書き込むことにより、前記入力手段により入力された画像データを補正する補正手段と、前記補正手段により補正された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力手段とを有することを特徴とする。

20

【 0 0 1 3 】

また、本発明に係る画像処理の制御方法は、画像データを記憶する記憶手段を有する画像処理装置を制御するための制御方法であって、画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力工程と、前記入力工程により入力された画像データの各画素について、前記第 1 の方向の座標と前記第 1 の方向と直交する第 2 の方向の座標とを相互に変換する第 1 の変換工程と、所定の補正情報に基づき、前記第 1 の変換工程により変換された画像データの各ラインの書き込み開始アドレスを設定する設定工程と、前記第 1 の変換工程により変換された画像データを、前記第 1 の方向にライン単位で前記記憶手段から読み出し、前記設定工程により設定された書き込み開始アドレスから、前記第 1 30 の方向にライン単位で前記記憶手段に書き込むことにより、前記第 1 の変換工程により変換された画像データを補正する補正工程と、前記補正工程により補正された画像データの各画素について、前記第 1 の方向の座標と前記第 2 の方向の座標とを相互に変換する第 2 の変換工程と、前記第 2 の変換工程により変換された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力工程とを有することを特徴とする。

30

【 0 0 1 4 】

また、本発明に係る画像処理の制御方法は、画像データを記憶する記憶手段を有する画像処理装置を制御するための制御方法であって、画像データを入力し第 1 の方向にライン単位で前記記憶手段に書き込む入力工程と、所定の補正情報に基づき、前記入力工程により入力された画像データの各ラインの書き込み開始アドレスを設定する設定工程と、前記 40 入力工程により入力された画像データを、前記第 1 の方向と直交する第 2 の方向にライン単位で前記記憶手段から読み出し、前記設定工程により設定された書き込み開始アドレスから、前記第 2 の方向にライン単位で前記記憶手段に書き込むことにより、前記入力工程により入力された画像データを補正する補正工程と、前記補正工程により補正された画像データを前記第 1 の方向にライン単位で前記記憶手段から読み出し出力する出力工程とを有することを特徴とする。

40

【 発明の効果 】**【 0 0 1 5 】**

本願発明により、画像データを補正して出力する際、補正の前後で画像データの座標を変換し、補正時の書込方向と同じ方向で画像データを読み出して出力することが可能とな

50

る。

【 0 0 1 6 】

また、本願発明により、画像データを補正して出力する際、補正時の書込方向と直交する方向で画像データを読み出して出力することが可能となる。

【発明を実施するための最良の形態】

【 0 0 1 7 】

〔第1実施形態〕

図1は、第1実施形態に係るシステムの構成を示す図である。

【 0 0 1 8 】

101は、PCである。102は、プリンタである。103は、ネットワークである。PC101とプリンタ102は、ネットワーク103により接続され、画像データ等のデータの伝送が行われる。なお、PC101とプリンタ102の接続はローカル接続でもよい。

10

【 0 0 1 9 】

図2は、第1実施形態に係るプリンタ102の構成を示すブロック図である。

【 0 0 2 0 】

201は制御部であり、プリンタ102の各構成202～204を制御する。制御部201の詳細は、図6を用いて後述する。202は操作部であり、表示部と入力部とを有し、表示部によりユーザにプリンタ102の操作画面を提供するとともに、入力部によりユーザからプリンタ102に対する各種操作を受け付ける。203は読取部であり、原稿から画像データを読み取り、制御部201に入力する。204は印刷部であり、制御部201により画像処理を実行された画像データに基づいて、出力用紙に画像形成を実行する。

20

【 0 0 2 1 】

図3は、第1実施形態に係る制御部201の詳細を示すブロック図である。

【 0 0 2 2 】

301はCPUであり、RAM303に展開されたプログラムに基づき、プリンタ102の各構成202～204や制御部201の各構成302～307を制御する。302はROM（不揮発性記憶媒体）であり、CPU301が実行するブートプログラム等を記憶する。303はRAM（揮発性記憶媒体）であり、CPU301が実行するOSやアプリケーションのプログラム等がHDD304から展開される。304はHDD（不揮発性記憶媒体）であり、CPU301が実行するOSやアプリケーションのプログラム等を記憶する。305はイメージプロセッサであり、イメージメモリ306に記憶された画像データに対して各種画像処理を実行する。306はイメージメモリ（揮発性記憶媒体）であり、読取部203やネットワークインターフェース307から入力された画像データを一時的に保持する。307はネットワークインターフェースであり、PC101等の外部装置に対して画像データ等の送信や受信を行う。308は画像回転部であり、画像データの配列を変換することにより、画像を回転させる。

30

【 0 0 2 3 】

図4は、第1実施形態に係る印刷部204の詳細を示す図である。

【 0 0 2 4 】

401～405が画像形成を実行する部分であり、406～410が用紙搬送を実行する部分である。

40

【 0 0 2 5 】

401は感光体であり、用紙上に現像剤像を転写する。402は帯電部であり、感光体401を帯電させる。403は露光部であり、帯電した感光体401上にレーザー等の照射光により露光を行って静電潜像を生成する。404は現像部であり、トナー等の現像剤を用いて感光体401上に生成された静電潜像を現像し現像剤像を生成する。405は定着部であり、感光体401により用紙上に転写された現像剤像を用紙に定着する。406は、印刷前の用紙を保持する給紙トレイである。407は、給紙トレイ406から用紙を給紙する給紙ローラーである。408は、機内で用紙を搬送する搬送ローラーである。4

50

09は、排紙トレイ410に用紙を排紙するための排紙ローラーである。410は、印刷後の用紙を保持する排紙トレイである。

【0026】

印刷部204における印刷処理は、CPU301の制御によって下記のように実行される。まず、帯電部402により帯電された感光体401上に、露光部403が静電潜像を生成し、現像部404がトナー等の現像剤により静電潜像を現像し現像剤像を生成する。次に、給紙トレイ406の用紙が、給紙ローラー407の給紙動作により給紙される。次に、感光体401により用紙上に現像剤像が転写され、定着部405により用紙上に現像剤像が定着される。次に、定着部405により現像剤像が定着された用紙が、排紙ローラー409の排紙動作により排紙トレイ410に排紙される。

10

【0027】

図5は、第1実施形態に係る露光部403が実行する露光の詳細を示す図である。

【0028】

501は光源であり、レーザーを出力する。502は回転多面鏡であり、光源501から出力されたレーザーを感光体401上に走査ライン505として照射させる。503はf - レンズであり、光源501から走査ライン505までのレーザーの光路長を調節する。504は反射鏡であり、f - レンズ503を通過したレーザーを走査ライン505上に誘導する。505は走査ラインであり、光源501から出力されたレーザーが回転多面鏡502～反射鏡504を介して感光体401上に照射されるラインである。

【0029】

20

露光部403における露光処理は、CPU301の制御によって下記のように実行される。まず、画像データに基づき、画像の静電潜像を感光体401上に生成できるように、光源501がレーザーを出力する。次に、光源501から出力されたレーザーは、回転多面鏡502によって反射され、f - レンズ503を通過し、反射鏡504によって反射され、走査ライン505上に照射される。そして、走査ライン505上にレーザーが照射されるとともに感光体401が回転することにより、感光体401に対する露光が実行される。

【0030】

なお、走査ライン505の方向が印刷時の主走査方向に対応し、感光体401の回転する方向が印刷時の副走査方向に対応する。つまり、レーザーが1ラインを走査するときにドラムの軸に並行して走査する場合の走査方向を主走査方向とした場合、それに直交する方向が副走査方向となる。また、走査ライン505は、感光体401の軸に対して平行な直線であることが望ましいが、401, 403, 501～504が取り付けられた位置や傾きの誤差等により、歪んだ線になってしまう場合がある。

30

【0031】

図6は、第1実施形態に係る補正走査線を示す図である。

【0032】

図6(A)は、理想の走査線である。理想の走査線とは、装置に対して露光部と感光体の組付け位置が理想的に固定されたとき、露光部が感光体上にレーザーを1ライン分照射した際にレーザーが感光体上を照射した位置を示す走査線のことである。図6(B)は、実際の走査線である。実際の走査線とは、装置に対して露光部と感光体が実際に組付けられた状態で、露光部が感光体上にレーザーを1ライン分照射した際にレーザーが感光体上を照射した位置を示す走査線のことである。図6(C)は、補正に用いる曲線である。図6(D)は、補正に用いる曲線を90°正方向(左周り)に回転させた後の曲線である。本来、走査線は図6(A)に示すように直線的であることが望ましい。だが実際には、走査線は図6(B)に示すように歪んだ線になってしまっていることが多い。そこで、歪みのない画像を印刷するため、図6(C)に示すように、図6(B)に示す走査線とは逆の位相を持った曲線を用いることにより、走査線の歪みを相殺することが必要となる。さらに、本実施形態では、図6(D)に示すように、図6(C)に示す曲線を90°回転した曲線を用いることにより、走査線の歪みを補正する。

40

50

【 0 0 3 3 】

図 7 は、第 1 実施形態に係る補正情報を示す図である。この補正情報は、プリンタ 1 0 2 が製造される際に H D D 3 0 4 に記憶され、後述する画像データの補正処理 S 1 0 4 を実行する際に用いられる。

【 0 0 3 4 】

図 7 (A) は、印刷部 2 0 4 の図 6 (D) に相当する曲線をビットマップ上に展開した図である。図 7 (B) は、図 7 (A) に対応して生成された所定の補正情報である。図 7 (A) において、x 方向のビット数は、図 6 (D) の曲線の x 方向の幅以上に設定され、y 方向のビット数は、図 6 (D) の曲線の y 方向の長さと同じに設定される。図 7 (B) において、主走査の各ライン (y) ごとに、補正の際に画像データの左側に追加する白画素の画素数 (L) と、補正の際に画像データの右側追加する白画素の画素数 (R) とが記憶されている。各ラインにおいて、L は図 7 (A) で曲線を示す黒画素の左側の画素の画素数に対応し、R は図 7 (A) で曲線を示す黒画素の右側の画素の画素数に対応している。また、各ラインにおいて、L + 1 の値は図 7 (A) で曲線を示す黒画素のアドレスに対応し、後述する画像データの補正処理において補正後の画像データの書き込み開始アドレスに対応する。以上のように、所定の補正情報には、画像データのラインごとに異なる複数の補正值が含まれる。

【 0 0 3 5 】

なお、本実施形態において、画像データの x 軸の方向は第 1 の方向に対応し、画像データの y 軸の方向は第 2 の方向に対応するものとする。また、本実施形態において、画像データの x 軸の方向は印刷時の照射光の主走査方向に対応し、画像データの y 軸の方向は印刷時の照射光の副走査方向に対応するものとする。

【 0 0 3 6 】

図 8 は、第 1 実施形態に係るプリンタ 1 0 2 の動作を示すフローチャートである。図 8 に示す動作は、C P U 3 0 1 が H D D 3 0 4 に記憶されたプログラムを R A M 3 0 3 に読み出し実行することにより実現される。

【 0 0 3 7 】

まず、読取部 2 0 3 又はネットワークインターフェース 3 0 7 を制御し、画像データを入力する (S 1 0 1)。入力した画像データは、H D D 3 0 4 に記憶される。

【 0 0 3 8 】

なお、本実施形態において、S 1 0 1 で入力された画像データは S 1 0 2 で展開するものとするが、S 1 0 1 で入力された画像データが展開済のものであった場合 S 1 0 2 の画像の展開は省略してもよい。これには、例えば、読取部 2 0 3 で読み取った画像データを入力する場合等が該当する。この場合、S 1 0 1 で入力後の画像データは、S 1 0 2 で展開することなく、x 軸方向にライン単位でイメージメモリ 3 0 6 に書き込まれる。

【 0 0 3 9 】

次に、イメージプロセッサ 3 0 5 を制御し、S 1 0 1 で入力した画像データをページ記述言語のデータからビットマップのデータへ展開する (S 1 0 2)。展開後の画像データは、x 軸方向にライン単位でイメージメモリ 3 0 6 に書き込まれる (図 1 0 の書き込む方向に対応)。図 1 0 は、S 1 0 2 で展開した画像データのデータ構造を示す図である。画像データは、座標が 1 x M, 1 y N の 2 次元配列となっており、各座標に対応して、輝度を示す値 $w(x, y)$ が記憶されている。

【 0 0 4 0 】

なお、本実施形態において、画像データの各画素の座標とイメージメモリ 3 0 6 のアドレスとの対応は、次の通りである。イメージメモリ 3 0 6 のアドレスを a、画像データの書き出しを開始するアドレスを k、画像データの各画素の座標を (x , y) とすると (x の最大値を M、y の最大値を N とする。)、 $a = k + (x - 1) + M \times (y - 1)$ となる。つまり、画像データの各画素のうち、x 軸方向で隣り合う画素同士は、イメージメモリ 3 0 6 において隣り合うアドレスに連続して記憶されることとなる。

【 0 0 4 1 】

また、本実施形態において、 w を0 w 2 5 5の2 5 6階調として説明するが、 w はこれ以外の階調としてもよい。 w を0 w 2 5 5の2 5 6階調とする場合、0は黒に対応し2 5 5は白に対応する。また、本実施形態では、画像がモノクロである場合を例に説明するが、画像はカラーであってもよい。画像がカラーである場合、各座標に対応して、赤の輝度を示す値 $r(x, y)$ と緑の輝度を示す値 $g(x, y)$ と青の輝度を示す値 $b(x, y)$ とが記憶されることになる。

【0042】

次に、画像回転部308を制御し、S102で展開した画像データを正の方向（左周り）に90°回転させる（S103）。S103の回転において、画像データは、 x 軸方向（又は y 軸方向）にライン単位でイメージメモリ306から読み出される（図10の読み出す方向に対応）。そして、図示しないラインバッファに一旦記憶され、 y 軸方向（又は x 軸方向）にライン単位でイメージメモリ306に書き込まれる（図11の書き込む方向に対応）。図11は、S103で回転処理が実行された画像データのデータ構造を示す図である。画像データは、座標が1 x' M' , 1 y' N' の2次元配列となっており、各座標には輝度を示す値 $w'(x', y')$ が対応して記憶されている。画像データを正の方向に90°回転することにより、 $x' = y$, $y' = M - x + 1$, $M' = N$, $N' = M$, $w'(x', y') = w(x, y)$ の関係が成立することになる。すなわち、S103では、画像データの各画素について、 x 軸方向の座標と y 軸方向の座標とを相互に変換していると言い替えることができる。この変換は、第1の変換に対応する。

【0043】

次に、イメージプロセッサ305を制御し、S103で正の方向に90°回転された画像データに対して補正処理を実行する（S104）。S104の補正処理において、画像データは、 x 軸方向にライン単位でイメージメモリ306から読み出される（図11の読み出す方向に対応）。そして、図示しないラインバッファに一旦記憶され、補正処理が実行され、 x 軸方向にライン単位でイメージメモリ306に書き込まれる（図12の書き込む方向に対応）。S104の詳細は、図9を用いて後述する。図12は、S104で補正処理が実行された画像データのデータ構造を示す図である。画像データは、座標が1 x'' M'' , 1 y'' N'' の2次元配列となっており、各座標には輝度を示す値 $w''(x'', y'')$ が対応して記憶されている。画像データに補正処理が実行されることにより、 $x'' = y$, $y'' = M - x + 1$, $M'' = M'$, $N'' = N'$, $w''(x'', y'') = w'(x', y')$ の関係が成立することになる。

【0044】

次に、画像回転部308を制御し、S104で補正処理が実行された画像データを負の方向（右周り）に90°回転させる（S105）。S105の回転において、画像データは、 y 軸方向（又は x 軸方向）にライン単位でイメージメモリ306から読み出される（図12の読み出す方向に対応）。そして、図示しないラインバッファに一旦記憶され、 x 軸方向（又は y 軸方向）にライン単位でイメージメモリ306に書き込まれる（図13の書き込む方向に対応）。図13は、S105で回転処理が実行された画像データのデータ構造を示す図である。画像データは、座標が1 x''' M''' , 1 y''' N''' の2次元配列となっており、各座標には輝度を示す値 $w'''(x''', y''')$ が対応して記憶されている。画像データを負の方向に90°回転することにより、 $x''' = y''$, $y''' = M'' - x'' + 1$, $M''' = N''$, $N''' = M''$, $w'''(x''', y''') = w''(x'', y'')$ の関係が成立することになる。すなわち、S105では、画像データの各画素について、 x 軸方向の座標と y 軸方向の座標とを相互に変換していると言い替えることができる。この変換は、第2の変換に対応する。

【0045】

次に、印刷部204を制御し、S105で負の方向に90°回転された画像データに基づき印刷処理を実行する（S106）。印刷前の画像データは、 x 軸方向にライン単位でイメージメモリ306から読み出される（図13の読み出す方向に対応）。S106における印刷処理は、下記のように実行される。まず、帯電部402により帯電された感光体

401上に、露光部403が静電潜像を生成し、現像部404がトナー等の現像剤により静電潜像を現像し現像剤像を生成する。次に、給紙トレイ406の用紙が、給紙ローラー407の給紙動作により給紙される。次に、感光体401により用紙上に現像剤像が転写され、定着部405により用紙上に現像剤像が定着される。次に、定着部405により現像剤像が定着された用紙が、排紙ローラー409の排紙動作により排紙トレイ410に排紙される。

【0046】

図9は、第1実施形態に係る補正処理S104の詳細を示すフローチャートである。

【0047】

まず、 y'' に1を代入する(S201)。次に、 x'' に1を代入する(S202)。

10

【0048】

次に、図7(B)の補正情報に基づき、 y'' に対応するLが0であるか否かを判断する(S203)。S203で y'' に対応するLが0であると判断した場合、S207に移行する。S203で y'' に対応するLが0でないと判断した場合、S204に移行する。

【0049】

次に、 $w''(x'', y'')$ に白を表す255を代入する(S204)。次に、 x'' をインクリメントする(S205)。

【0050】

次に、図7(B)の補正情報に基づき、 x'' が y'' に対応するLより大きいと判断するか否かを判断する(S206)。S206で x'' が y'' に対応するLより大きいと判断した場合、S207に移行する。S206で x'' が y'' に対応するLより大きくないと判断した場合、S204に移行する。

20

【0051】

次に、 $w''(x'', y'')$ に $w'(x'' - L, y'')$ を代入する(S207)。次に、 x'' をインクリメントする(S208)。

【0052】

次に、図7(B)の補正情報に基づき、 x'' が y'' に対応するLと x' の最大値である M' とを加算した値より大きいと判断するか否かを判断する(S209)。S209で x'' が y'' に対応するLと x' の最大値である M' とを加算した値より大きいと判断した場合、S210に移行する。S209で x'' が y'' に対応するLと x' の最大値である M' とを加算した値より大きくないと判断した場合、S207に移行する。

30

【0053】

S207～S209を繰り返すことにより、 y'' ラインにおいて、 $x'' = L + 1$ を先頭アドレス、 $x'' = L + M'$ を後尾アドレスとして、 $w'''(x''', y''')$ に $w(x'' - L, y'')$ の値が順に記憶される。

【0054】

次に、図7(B)の補正情報に基づき、 y'' に対応するRが0であるか否かを判断する(S210)。S210で y'' に対応するRが0であると判断した場合、S214に移行する。S210で y'' に対応するRが0でないと判断した場合、S211に移行する。

【0055】

40

次に、 $w''(x'', y'')$ に白を表す255を代入する(S211)。次に、 x'' をインクリメントする(S212)。

【0056】

次に、図7(B)の補正情報に基づき、 x'' が y'' に対応するLと x' の最大値である M' と y'' に対応するRとを加算した値より大きいと判断するか否かを判断する(S213)。S213で x'' が y'' に対応するLと x' の最大値である M' と y'' に対応するRとを加算した値より大きいと判断した場合、S214に移行する。S213で x'' が y'' に対応するLと x' の最大値である M' と y'' に対応するRとを加算した値より大きくないと判断した場合、S211に移行する。

【0057】

50

次に、 y'' をインクリメントする (S 2 1 4)。

【0058】

次に、 y'' が y' の最大値である N' より大きいかなんかを判断する (S 2 1 5)。S 2 1 5 で y'' が y' の最大値である N' より大きいと判断した場合、処理を終了する。S 2 1 5 で y'' が y' の最大値である N' より大きくないと判断した場合、S 2 0 2 に移行する。

【0059】

本実施形態により、レーザーの走査ラインの歪みを補正する際、画像データの補正に使用するラインバッファを削減することが可能となる。

【0060】

また、本実施形態により、レーザーの走査ラインの歪みを補正する際、画像データの補正に使用する回路を安価かつ簡単な構成とすることが可能となる。

【0061】

また、本実施形態により、補正処理において連続したアドレスでデータを読み書きできるため、補正処理でかかる負荷を第2実施形態より軽減することが可能となる。

【0062】

〔第2実施形態〕

第2実施形態に係る装置の構成等は、図1～図7を用いて説明した第1実施形態に係るものと同様であるため、説明を省略する。

【0063】

なお、本実施形態において、画像データのx軸の方向は第1の方向に対応し、画像データのy軸の方向は第2の方向に対応するものとする。また、本実施形態において、画像データのx軸の方向は印刷時の照射光の主走査方向に対応し、画像データのy軸の方向は印刷時の照射光の副走査方向に対応するものとする。

【0064】

図14は、第2実施形態に係るプリンタ102の動作を示すフローチャートである。図14に示す動作は、CPU301がHDD304に記憶されたプログラムをRAM303に読み出し実行することにより実現される。

【0065】

まず、読取部203又はネットワークインターフェース307を制御し、画像データを入力する (S 3 0 1)。入力した画像データは、HDD304に記憶される。

【0066】

なお、本実施形態において、S 3 0 1で入力された画像データはS 3 0 2で展開するものとするが、S 3 0 1で入力された画像データが展開済のものであった場合S 3 0 2の画像の展開は省略してもよい。これには、例えば、読取部203で読み取った画像データを入力する場合等が該当する。この場合、S 3 0 1で入力後の画像データは、S 3 0 2で展開することなく、x軸方向にライン単位でイメージメモリ306に書き込まれる。

【0067】

次に、イメージプロセッサ305を制御し、S 3 0 1で入力した画像データをページ記述言語のデータからビットマップのデータへ展開する (S 3 0 2)。展開後の画像データは、x軸方向にライン単位でイメージメモリ306に書き込まれる (図16の書き込む方向に対応)。図16は、S 3 0 2で展開した画像データのデータ構造を示す図である。画像データは、座標が $1 \leq x \leq M$, $1 \leq y \leq N$ の2次元配列となっており、各座標に対応して、輝度を示す値 $w(x, y)$ が記憶されている。S 3 0 2で、展開した画像データをイメージメモリ306へ書き込む方向は、画像の主走査方向 (x軸に平行な方向) であり、これをライン毎に画像の副走査方向 (y軸に平行な方向) に向かって繰り返す。

【0068】

なお、本実施形態において、画像データの各画素の座標とイメージメモリ306のアドレスとの対応は、次の通りである。イメージメモリ306のアドレスを a 、画像データの書き出しを開始するアドレスを k 、画像データの各画素の座標を (x, y) とすると $(x$

10

20

30

40

50

の最大値を M 、 y の最大値を N とする。)、 $a = k + (x - 1) + M \times (y - 1)$ となる。
つまり、画像データの各画素のうち、 x 軸方向で隣り合う画素同士は、イメージメモリ 306 において隣り合うアドレスに連続して記憶されることとなる。

【0069】

また、本実施形態において、 w を 0 w 255 の 256 階調として説明するが、 w はこれ以外の階調としてもよい。 w を 0 w 255 の 256 階調とする場合、0 は黒に対応し 255 は白に対応する。また、本実施形態では、画像がモノクロである場合を例に説明するが、画像はカラーであってもよい。画像がカラーである場合、各座標に対応して、赤の輝度を示す値 $r(x, y)$ と緑の輝度を示す値 $g(x, y)$ と青の輝度を示す値 $b(x, y)$ とが記憶されることになる。

10

【0070】

次に、イメージプロセッサ 305 を制御し、S302 で展開された画像データに対して補正処理を実行する (S303)。S303 の補正処理において、画像データは、 y 軸方向にライン単位でイメージメモリ 306 から読み出される (図 16 の読み出す方向に対応)。そして、図示しないラインバッファに一旦記憶され、補正処理が実行され、 y 軸方向にライン単位でイメージメモリ 306 に書き込まれる (図 17 の書き込む方向に対応)。S303 で、補正前の画像データをイメージメモリ 306 から読み出す方向は、画像の副走査方向 (y 軸に平行な方向) であり、これをライン毎に画像の主走査方向 (x 軸に平行な方向) に向かって繰り返す。S303 の詳細は、図 15 を用いて後述する。図 17 は、S303 で補正処理が実行された画像データのデータ構造を示す図である。画像データは、座標が $1 \leq x \leq M$ 、 $1 \leq y \leq N$ の 2 次元配列となっており、各座標には輝度を示す値 $w''(x'', y'')$ が対応して記憶されている。S303 で、補正後の画像データをイメージメモリ 306 に書き込む方向は、画像の副走査方向 (y 軸に平行な方向) であり、これをライン毎に画像の主走査方向 (x 軸に平行な方向) に向かって繰り返す。

20

【0071】

次に、印刷部 204 を制御し、S303 で補正処理が実行された画像データに基づき印刷処理を実行する (S304)。印刷前の画像データは、 x 軸方向にライン単位でイメージメモリ 306 から読み出される (図 17 の読み出す方向に対応)。S304 で、印刷する画像データをイメージメモリ 306 から読み出す方向は、画像の主走査方向 (x 軸に平行な方向) であり、これをライン毎に画像の副走査方向 (y 軸に平行な方向) に向かって繰り返す。S304 における印刷処理は、CPU 301 の制御によって下記のように実行される。まず、帯電部 402 により帯電された感光体 401 上に、露光部 403 が静電潜像を生成し、現像部 404 がトナー等の現像剤により静電潜像を現像し現像剤像を生成する。次に、給紙トレイ 406 の用紙が、給紙ローラー 407 の給紙動作により給紙される。次に、感光体 401 により用紙上に現像剤像が転写され、定着部 405 により用紙上に現像剤像が定着される。次に、定着部 405 により現像剤像が定着された用紙が、排紙ローラー 409 の排紙動作により排紙トレイ 410 に排紙される。

30

【0072】

図 15 は、第 2 実施形態に係る補正処理 S303 の詳細を示すフローチャートである。

40

【0073】

まず、 x'' に 1 を代入する (S401)。次に、 y'' に 1 を代入する (S402)。

【0074】

次に、図 7 (B) の補正情報に基づき、 $x''(y'')$ に対応する L が 0 であるか否かを判断する (S403)。S403 で $x''(y'')$ に対応する L が 0 であると判断した場合、S407 に移行する。S403 で $x''(y'')$ に対応する L が 0 でないと判断した場合、S404 に移行する。

【0075】

次に、 $w''(x'', y'')$ に白を表す 255 を代入する (S404)。次に、 y

50

” ’ をインクリメントする (S 4 0 5) 。

【 0 0 7 6 】

次に、図 7 (B) の補正情報に基づき、 y'' が x'' (y'') に対応する L より大きいか否かを判断する (S 4 0 6)。S 4 0 6 で y'' が x'' (y'') に対応する L より大きいと判断した場合、S 4 0 7 に移行する。S 4 0 6 で y'' が x'' (y'') に対応する L より大きくないと判断した場合、S 4 0 4 に移行する。

【 0 0 7 7 】

次に、 w'' (x'' , y'') に w (x'' , $y'' - L$) を代入する (S 4 0 7)。次に、 x'' をインクリメントする (S 4 0 8)。

【 0 0 7 8 】

次に、図 7 (B) の補正情報に基づき、 y'' が x'' (y'') に対応する L と y の最大値である N とを加算した値より大きいか否かを判断する (S 4 0 9)。S 4 0 9 で y'' が x'' (y'') に対応する L と y の最大値である N とを加算した値より大きいと判断した場合、S 4 1 0 に移行する。S 4 0 9 で y'' が x'' (y'') に対応する L と y の最大値である N とを加算した値より大きくないと判断した場合、S 4 0 7 に移行する。

【 0 0 7 9 】

S 4 0 7 ~ S 4 0 9 を繰り返すことにより、 x'' ラインにおいて、 $y'' = L + 1$ を先頭アドレス、 $y'' = L + N$ を後尾アドレスとして、 w'' (x'' , y'') に w (x'' , $y'' - L$) の値が順に記憶される。

【 0 0 8 0 】

次に、図 7 (B) の補正情報に基づき、 x'' (y'') に対応する R が 0 であるか否かを判断する (S 4 1 0)。S 4 1 0 で x'' (y'') に対応する R が 0 であると判断した場合、S 4 1 4 に移行する。S 4 1 0 で x'' (y'') に対応する R が 0 でないと判断した場合、S 4 1 1 に移行する。

【 0 0 8 1 】

次に、 w'' (x'' , y'') に白を表す 2 5 5 を代入する (S 4 1 1)。次に、 y'' をインクリメントする (S 4 1 2)。

【 0 0 8 2 】

次に、図 7 (B) の補正情報に基づき、 y'' が x'' (y'') に対応する L と y の最大値である N と x'' (y'') に対応する R とを加算した値より大きいか否かを判断する (S 4 1 3)。S 4 1 3 で y'' が x'' (y'') に対応する L と y の最大値である N と x'' (y'') に対応する R とを加算した値より大きいと判断した場合、S 4 1 4 に移行する。S 4 1 3 で y'' が x'' (y'') に対応する L と y の最大値である N と x'' (y'') に対応する R とを加算した値より大きくないと判断した場合、S 4 1 1 に移行する。

【 0 0 8 3 】

次に、 x'' をインクリメントする (S 4 1 4)。

【 0 0 8 4 】

次に、 x'' が x の最大値である M より大きいか否かを判断する (S 4 1 5)。S 4 1 5 で x'' が x の最大値である M より大きいと判断した場合、処理を終了する。S 4 1 5 で x'' が x の最大値である M より大きくないと判断した場合、S 4 0 2 に移行する。

【 0 0 8 5 】

本実施形態により、レーザーの走査ラインの歪みを補正する際、画像データの補正に使用するラインバッファを削減することが可能となる。

【 0 0 8 6 】

また、本実施形態により、レーザーの走査ラインの歪みを補正する際、画像データの補正に使用する回路を安価かつ簡単な構成とすることが可能となる。

【 0 0 8 7 】

また、本実施形態により、第 1 実施形態で必要な回転処理を省略できるため、第 1 実施形態で必要な回転処理の実行手段を削減することが可能となる。

10

20

30

40

50

【 0 0 8 8 】

〔 他 の 実 施 形 態 〕

本発明の目的は、前述したシステムまたは装置が記憶媒体から前述した実施の形態の機能を実現するソフトウェアのプログラムを読み出し実行することによっても達成される。

【 0 0 8 9 】

この場合、記憶媒体から読み出されたプログラム自体が本発明の新規な機能を実現することになり、そのプログラム及びプログラムを記憶した記憶媒体は本発明を構成することになる。

【 0 0 9 0 】

プログラムコードを供給するための記憶媒体としては、例えば、フレキシブルディスク、ハードディスク、ROM、光ディスク、光磁気ディスク、CD-ROM、DVD-ROM、DVD-RAM、磁気テープ、メモリカード等を用いることができる。

【 0 0 9 1 】

また、プログラムの指示に基づき、コンピュータ上で稼動しているOS等が実際の処理の一部または全部を行い、その処理によって前述した実施の形態の機能が実現される場合も含まれる。

【 0 0 9 2 】

更に、プログラムがコンピュータに接続された機能拡張ユニット等に備わるメモリに書き込まれた後、その機能拡張ユニットに備わるCPU等が実際の処理の一部または全部を行い、その処理によって前述した実施の形態の機能が実現される場合も含まれる。

【 図 面 の 簡 単 な 説 明 】

【 0 0 9 3 】

【 図 1 】 第 1 実 施 形 態 に 係 る シ ス テ ム の 構 成 を 示 す 図

【 図 2 】 第 1 実 施 形 態 に 係 る プ リ ン タ 1 0 2 の 構 成 を 示 す ブ ロ ッ ク 図

【 図 3 】 第 1 実 施 形 態 に 係 る 制 御 部 2 0 1 の 詳 細 を 示 す ブ ロ ッ ク 図

【 図 4 】 第 1 実 施 形 態 に 係 る 印 刷 部 2 0 4 の 詳 細 を 示 す 図

【 図 5 】 第 1 実 施 形 態 に 係 る 露 光 部 4 0 3 が 実 行 す る 露 光 の 詳 細 を 示 す 図

【 図 6 】 第 1 実 施 形 態 に 係 る 補 正 走 査 線 を 示 す 図

【 図 7 】 第 1 実 施 形 態 に 係 る 補 正 情 報 を 示 す 図

【 図 8 】 第 1 実 施 形 態 に 係 る プ リ ン タ 1 0 2 の 動 作 を 示 す フ ロ ー チ ャ ー ト

【 図 9 】 第 1 実 施 形 態 に 係 る 補 正 処 理 S 1 0 4 の 詳 細 を 示 す フ ロ ー チ ャ ー ト

【 図 1 0 】 第 1 実 施 形 態 に 係 る S 1 0 1 で 入 力 さ れ た 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 1 】 第 1 実 施 形 態 に 係 る S 1 0 3 で 回 転 処 理 が 実 行 さ れ た 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 2 】 第 1 実 施 形 態 に 係 る S 1 0 4 で 補 正 処 理 が 実 行 さ れ た 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 3 】 第 1 実 施 形 態 に 係 る S 1 0 5 で 回 転 処 理 が 実 行 さ れ た 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 4 】 第 2 実 施 形 態 に 係 る プ リ ン タ 1 0 2 の 動 作 を 示 す フ ロ ー チ ャ ー ト

【 図 1 5 】 第 2 実 施 形 態 に 係 る 補 正 処 理 S 3 0 3 の 詳 細 を 示 す フ ロ ー チ ャ ー ト

【 図 1 6 】 第 2 実 施 形 態 に 係 る S 3 0 2 で 展 開 し た 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 7 】 第 2 実 施 形 態 に 係 る S 3 0 3 で 補 正 処 理 が 実 行 さ れ た 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 8 】 従 来 技 術 に お い て 補 正 処 理 が 実 行 さ れ る 前 の 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 図 1 9 】 従 来 技 術 に お い て 特 定 の ラ イ ン で 画 像 デ ー タ に 補 正 処 理 が 実 行 さ れ る 様 子 を 示 す 図

【 図 2 0 】 従 来 技 術 に お い て 補 正 処 理 が 実 行 さ れ た 後 の 画 像 デ ー タ の デ ー タ 構 造 を 示 す 図

【 符 号 の 説 明 】

【 0 0 9 4 】

1 0 1 P C

10

20

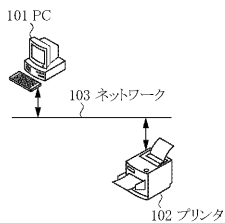
30

40

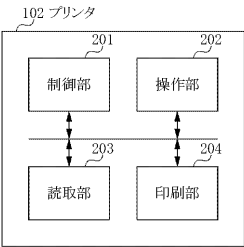
50

1 0 2	プリンタ	
1 0 3	ネットワーク	
2 0 1	制御部	
2 0 2	操作部	
2 0 3	読取部	
2 0 4	印刷部	
3 0 1	C P U	
3 0 2	R O M	
3 0 3	R A M	
3 0 4	H D D	10
3 0 5	イメージプロセッサ	
3 0 6	イメージメモリ	
3 0 7	ネットワークインターフェース	
3 0 8	画像回転部	
4 0 1	感光体	
4 0 2	帯電部	
4 0 3	露光部	
4 0 4	現像部	
4 0 5	定着部	
4 0 6	給紙トレイ	20
4 0 7	給紙ローラー	
4 0 8	搬送ローラー	
4 0 9	排紙ローラー	
4 1 0	排紙トレイ	
5 0 1	光源	
5 0 2	回転多面鏡	
5 0 3	f - レンズ	
5 0 4	反射鏡	
5 0 5	走査ライン	

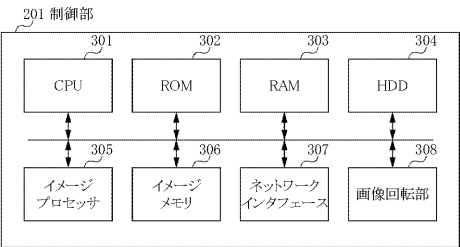
【 図 1 】



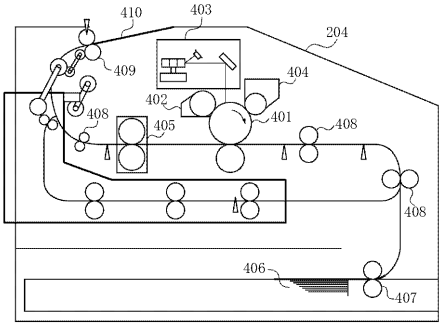
【 図 2 】



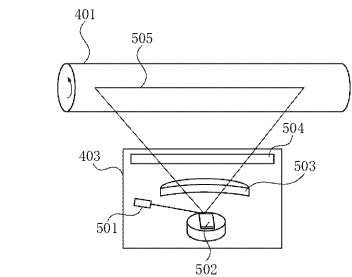
【 図 3 】



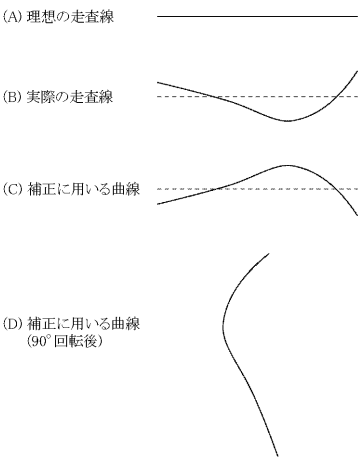
【 図 4 】



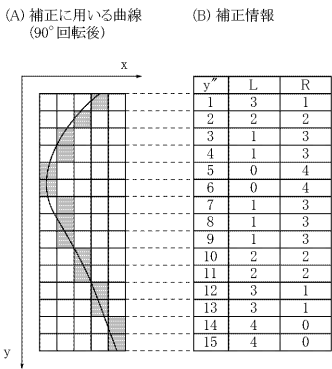
【 図 5 】



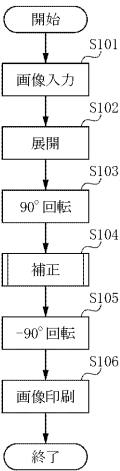
【 図 6 】



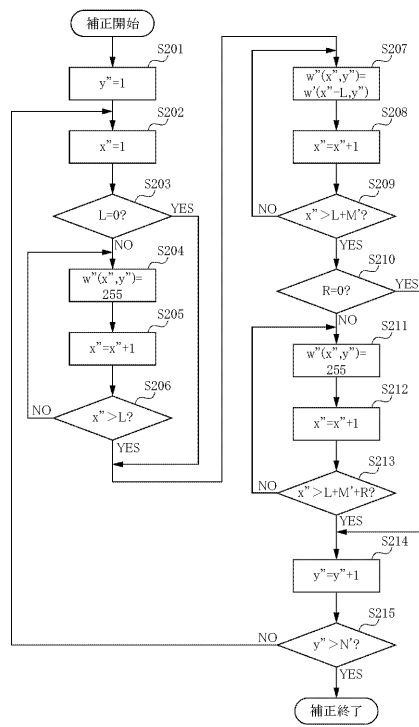
【 図 7 】



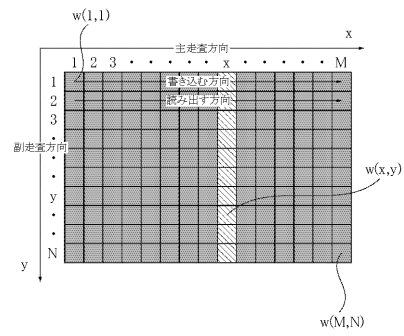
【 図 8 】



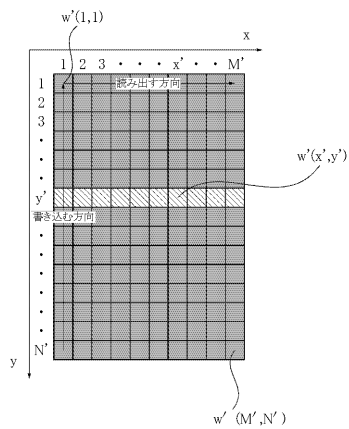
【図 9】



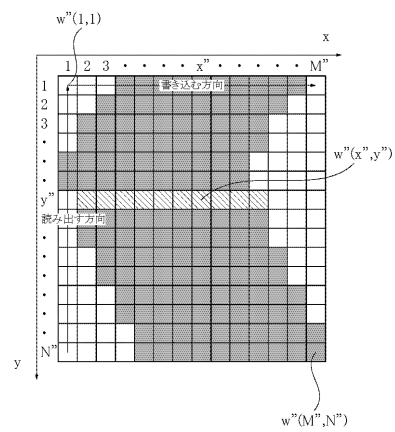
【図 10】



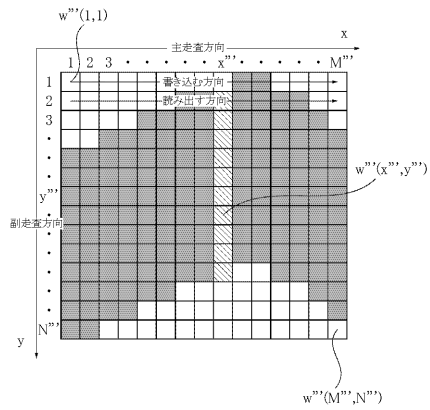
【図 11】



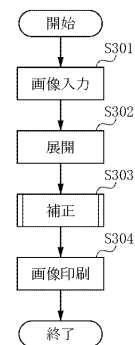
【図 12】



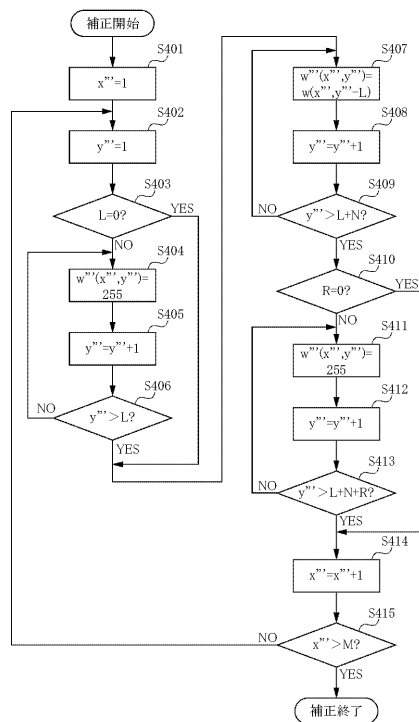
【図 13】



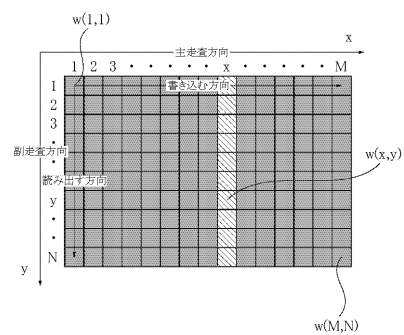
【図 14】



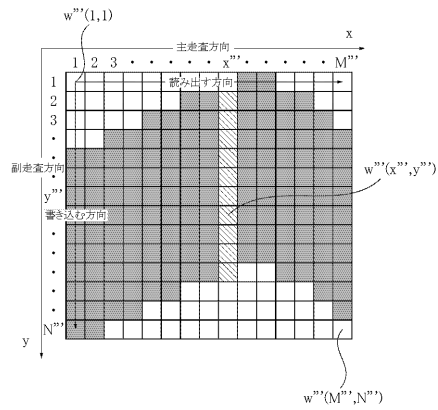
【図 15】



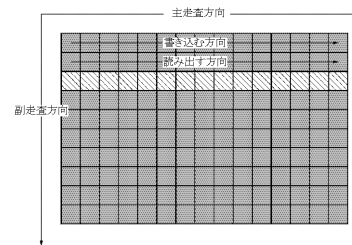
【図 16】



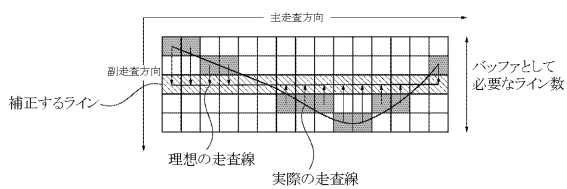
【図 17】



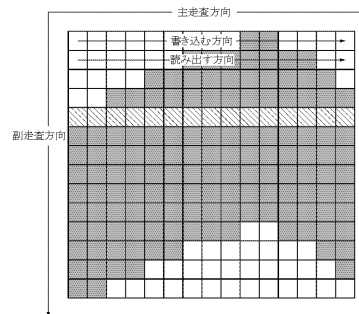
【図 18】



【図 19】



【図 20】



フロントページの続き

(51)Int.Cl.			F I			テーマコード (参考)
B 4 1 J	5/30	(2006.01)	B 4 1 J	5/30	Z	5 C 0 7 6
G 0 3 G	15/04	(2006.01)	G 0 3 G	15/04		

F ターム(参考) 5C072 AA03 BA01 BA04 HA02 HA09 HA13 HB08 HB11 QA14 XA01
XA05
5C073 AA06 BB07 CC01 CE06
5C076 AA23 BA02 BA06 BA07