



**ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**

**(12) ЗАЯВКА НА ИЗОБРЕТЕНИЕ**

(21)(22) Заявка: 2012129148/07, 01.12.2010

Приоритет(ы):

(30) Конвенционный приоритет:  
11.12.2009 EP 09178919.8

(43) Дата публикации заявки: 20.01.2014 Бюл. № 2

(85) Дата начала рассмотрения заявки РСТ на  
национальной фазе: 11.07.2012(86) Заявка РСТ:  
IB 2010/055518 (01.12.2010)(87) Публикация заявки РСТ:  
WO 2011/070482 (16.06.2011)

Адрес для переписки:

129090, Москва, ул. Б. Спасская, 25, стр.3, ООО  
"Юридическая фирма Городиский и Партнеры"

(71) Заявитель(и):

**КОНИНКЛЕЙКЕ ФИЛИПС  
ЭЛЕКТРОНИКС Н.В. (NL)**

(72) Автор(ы):

**ДЕППЕ Карстен (NL)****(54) РЕЖИМЫ УПРАВЛЕНИЯ ЦЕПЯМИ ОСВЕЩЕНИЯ****(57) Формула изобретения**

1. Схема (1) формирователя сигнала для управления схемой (2) нагрузки, при этом схема (2) нагрузки содержит первую цепь (21, 71) освещения и вторую цепь (22, 72) освещения, причем, схема (1) формирователя сигнала работает в первом режиме, при входном напряжении, имеющем первую амплитуду напряжения, схема (1) формирователя сигнала работает во втором режиме, при входном напряжении, имеющем вторую амплитуду напряжения, большую, чем первая амплитуда напряжения, первая цепь (21, 71) освещения приводится в действие в первом режиме и приводится в действие во втором режиме, вторая цепь (22, 72) освещения не задействована в первом режиме и приводится в действие во втором режиме, причем схема (1) формирователя сигнала содержит

- схему (31-34, 41, 42, 81-84, 101, 121-130) управления для управления амплитудой тока, протекающего через, по меньшей мере, первую цепь (21, 71) освещения, в зависимости от первого и второго режимов, причем ток в первом режиме имеет первую амплитуду тока, и ток во втором режиме имеет вторую амплитуду тока, меньшую, чем первая амплитуда тока.

2. Схема (1) формирователя сигнала по п.1, которая предназначена для ослабления флуктуаций суммарного потребления мощности.

3. Схема (1) формирователя сигнала по п.1, в которой первая цепь (21, 71) освещения в первом режиме характеризуется первым световым выходом, и первая цепь (21, 71)

освещения во втором режиме характеризуется вторым световым выходом, меньшим, чем первый световой выход.

4. Схема (1) формирователя сигнала по п.3, которая предназначена для ослабления флуктуаций суммарного светового выхода.

5. Схема (1) формирователя сигнала по п.1, в которой схема (31-34, 41, 42) управления содержит

- первую схему (31, 41) управления для обеспечения, в первом режиме, протекания тока с первой амплитудой тока через первую цепь (21) освещения, при этом, первая схема (31, 41) управления не задействована во втором режиме, и

- вторую схему (33, 42) управления для обеспечения, во втором режиме, протекания тока со второй амплитудой тока через первую и вторую цепи (21, 22) освещения, причем, вторая схема (33, 42) управления не задействована в первом режиме.

6. Схема (1) формирователя сигнала по п.5, дополнительно содержащая - схему затемнения, соединенную с первой и второй схемами (31, 33, 41, 42) управления через резисторы (61, 62) для затемнения приведенных в действие цепей (21, 22) освещения.

7. Схема (1) формирователя сигнала по п.1, в которой схема (81-84, 101, 121-130) управления содержит

- третью схему (82-84, 101, 121-130) управления для обеспечения, в первом режиме, протекания тока с первой амплитудой тока через первую цепь (71) освещения и для обеспечения, во втором режиме, протекания тока со второй амплитудой тока через первую и вторую цепи (71, 72) освещения, и

- четвертую схему (81) управления для закорачивания второй цепи (72) освещения в первом режиме.

8. Схема (1) формирователя сигнала по п.7, в которой третья схема (82-84, 101, 121-130) управления содержит источник (82, 101) тока и формирователь (83-84, 121-130) тока, соединенные между собой.

9. Схема (1) формирователя сигнала по п.1, в которой схема (2) нагрузки дополнительно содержит третью цепь (23, 73) освещения, при этом схема (1) формирователя сигнала работает в третьем режиме, при входном напряжении, имеющем третью амплитуду напряжения, большую, чем первая и вторая амплитуды напряжения, причем, первая цепь (21, 71) освещения приводится в действие в третьем режиме, вторая цепь (22, 72) освещения приводится в действие в третьем режиме, третья цепь (23, 73) освещения не задействована в первом и втором режимах и приводится в действие в третьем режиме, и схема (31-36, 41-43, 81-86, 101, 121-130) управления организована для управления амплитудой дополнительного тока, протекающего через, по меньшей мере, первую и вторую цепи (21-22, 71-72) освещения, в зависимости от второго и третьего режимов.

10. Схема (1) формирователя сигнала по п.9, в которой дополнительный ток во втором режиме имеет третью амплитуду тока, и дополнительный ток в третьем режиме имеет четвертую амплитуду тока, меньшую, чем третья амплитуда тока.

11. Схема (1) формирователя сигнала по п.10, в которой первая цепь (21, 71) освещения во втором режиме характеризуется третьим световым выходом, и первая цепь (21, 71) освещения в третьем режиме характеризуется четвертым световым выходом, меньшим, чем третий световой выход, и/или вторая цепь (22, 72) освещения во втором режиме характеризуется пятым световым выходом, и вторая цепь (22, 72) освещения в третьем режиме характеризуется шестым световым выходом, меньшим, чем пятый световой выход.

12. Схема (1) формирователя сигнала по п.1, в которой суммарный световой выход всех цепей (21-22, 71-72) освещения является, по существу, постоянным во всех режимах.

13. Схема (1) формирователя сигнала по п.1, в которой схема (31-34, 41, 42, 81-84,

101, 121-130) управления содержит транзисторы (31-34) и резисторы (41, 42) для задания токов с первой и второй амплитудами токов или содержит источник (82, 101) тока и формирователь (83-84, 121-130) тока для формирования токов с первой и второй амплитудами токов.

14. Устройство (3), содержащее схему (1) формирователя сигнала по п.1 и дополнительно содержащее схему (2) нагрузки.

15. Способ для управления схемой (2) нагрузки посредством схемы (1) формирователя сигнала, при этом схема (2) нагрузки содержит первую цепь (21, 71) освещения и вторую цепь (22, 72) освещения, причем, схема (1) формирователя сигнала работает в первом режиме, при входном напряжении, имеющем первую амплитуду напряжения, схема (1) формирователя сигнала работает во втором режиме, при входном напряжении, имеющем вторую амплитуду напряжения, большую, чем первая амплитуда напряжения, первая цепь (21, 71) освещения приводится в действие в первом режиме и приводится в действие во втором режиме, вторая цепь (22, 72) освещения не задействована в первом режиме и приводится в действие во втором режиме, причем способ содержит этап управления амплитудой тока, протекающего через, по меньшей мере, первую цепь (21, 71) освещения, в зависимости от первого и второго режимов, причем ток в первом режиме имеет первую амплитуду тока, и ток во втором режиме имеет вторую амплитуду тока, меньшую, чем первая амплитуда тока.

А  
8  
7  
1  
6  
2  
1  
2  
1  
0  
2  
R  
U

R  
U  
2  
0  
1  
2  
1  
2  
9  
1  
4  
8  
A