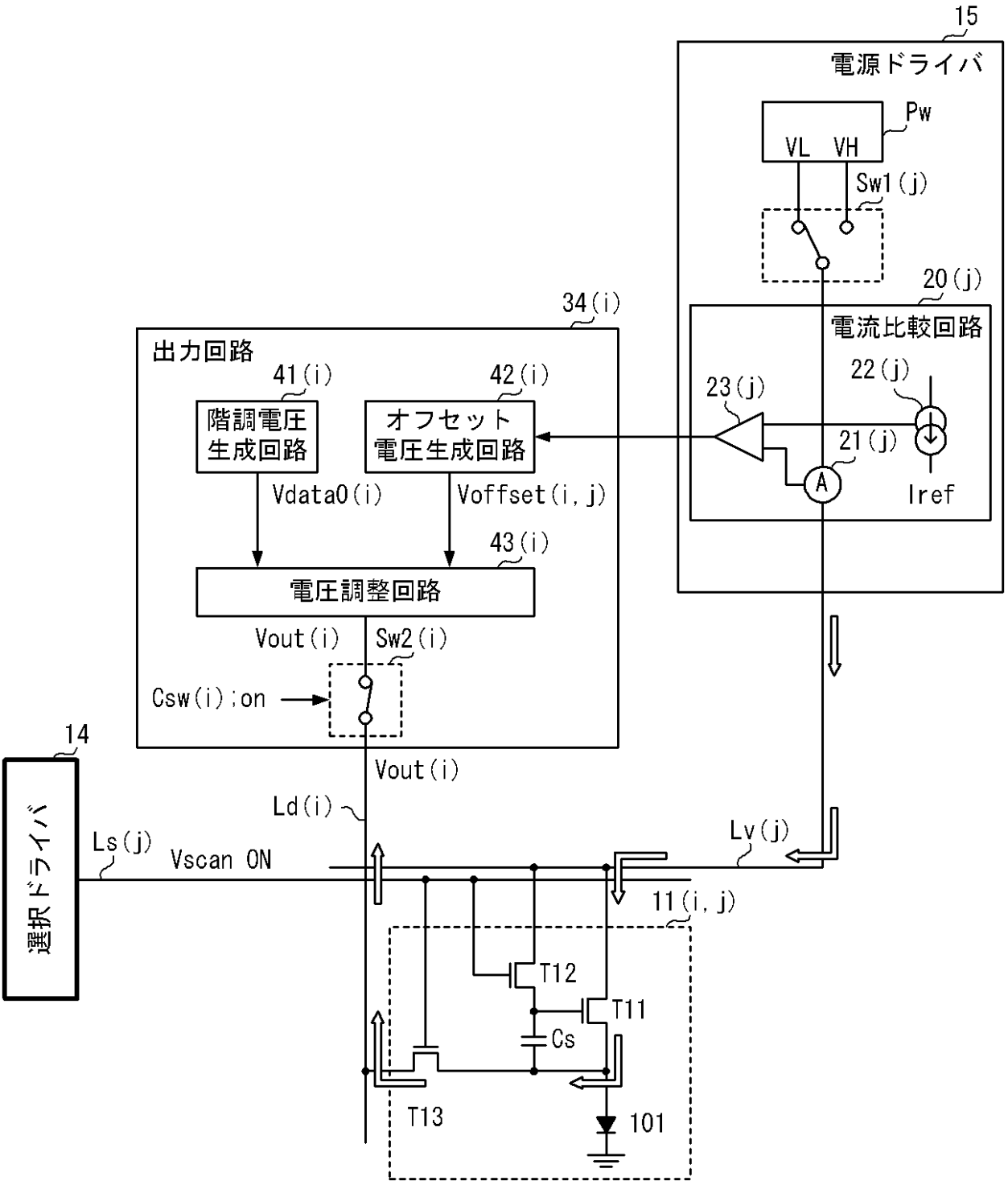
【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第２区分
【発行日】平成23年4月28日(2011.4.28)

【公開番号】特開2011-28214(P2011-28214A)
【公開日】平成23年2月10日(2011.2.10)
【年通号数】公開・登録公報2011-006
【出願番号】特願2010-45981(P2010-45981)
【国際特許分類】
Ｇ０９Ｇ　3/30　(2006.01)
Ｇ０９Ｇ　3/20　(2006.01)
Ｇ０９Ｆ　9/00　(2006.01)
Ｈ０１Ｌ　51/50　(2006.01)
【ＦＩ】
Ｇ０９Ｇ　3/30　Ｊ
Ｇ０９Ｇ　3/30　Ｋ
Ｇ０９Ｇ　3/20　６７０Ｊ
Ｇ０９Ｇ　3/20　６１１Ｈ
Ｇ０９Ｇ　3/20　６４１Ｐ
Ｇ０９Ｇ　3/20　６４２Ｐ
Ｇ０９Ｆ　9/00　３４６Ｚ
Ｈ０５Ｂ　33/14　Ａ
Ｇ０９Ｇ　3/20　６２３Ｂ

【手続補正書】
【提出日】平成23年3月14日(2011.3.14)
【手続補正１】
【補正対象書類名】明細書
【補正対象項目名】００５１
【補正方法】変更
【補正の内容】
【００５１】
図１に示すデータドライバ１６は、出力電圧Ｖout(1)～Ｖout(m)を、それぞれ、データ線Ｌd(1)～Ｌd(m)に印加することにより、選択された第ｊ行の各画素１１(1,j)～１１(m,j)のキャパシタＣsに電荷を書き込むドライバである。
【手続補正２】
【補正対象書類名】図面
【補正対象項目名】図１２
【補正方法】変更
【補正の内容】

【図１２】


15
電源ドライバ
Pw
VL VH
Sw1(j)
20(j)
電流比較回路
34(i)
出力回路
41(i)
42(i)
階調電圧
生成回路
オフセット
電圧生成回路
23(j)
22(j)
21(j)
A
Iref
Vdata0(i)
Voffset(i,j)
43(i)
電圧調整回路
Vout(i)
Sw2(i)
Csw(i);on
14
選択ドライバ
Vout(i)
Ld(i)
Ls(j)
Vscan ON
Lv(j)
11(i,j)
T12
T11
Cs
T13
101