

(19) 日本国特許庁(JP)

## (12) 特許公報(B2)

(11) 特許番号

特許第4394254号  
(P4394254)

(45) 発行日 平成22年1月6日(2010.1.6)

(24) 登録日 平成21年10月23日(2009.10.23)

(51) Int.Cl.	F 1
HO4N 5/335 (2006.01)	HO4N 5/335 P
HO1L 27/146 (2006.01)	HO1L 27/14 A
HO4N 5/217 (2006.01)	HO4N 5/217
HO4N 5/232 (2006.01)	HO4N 5/232 Z

請求項の数 1 (全 7 頁)

(21) 出願番号 特願2000-159567 (P2000-159567)  
 (22) 出願日 平成12年5月25日 (2000.5.25)  
 (65) 公開番号 特開2001-339642 (P2001-339642A)  
 (43) 公開日 平成13年12月7日 (2001.12.7)  
 審査請求日 平成19年3月26日 (2007.3.26)

(73) 特許権者 000001122  
 株式会社日立国際電気  
 東京都千代田区外神田四丁目14番1号  
 (74) 代理人 110000350  
 ポレール特許業務法人  
 (74) 代理人 100068504  
 弁理士 小川 勝男  
 (74) 代理人 100086656  
 弁理士 田中 恒助  
 (72) 発明者 河野 博一  
 東京都小平市御幸町32番地 日立電子株  
 式会社 小金井工場内

審査官 ▲徳▼田 賢二

最終頁に続く

(54) 【発明の名称】ビデオカメラにおける固体撮像素子の欠陥画素補正装置

## (57) 【特許請求の範囲】

## 【請求項 1】

固体撮像素子の欠陥画素からの撮像信号と前記撮像信号に同期しその極性が逆で実質同レベルの補正信号とを加算して前記欠陥画素を補正する加算による補正手段と、前記固体撮像素子の欠陥画素からの撮像信号を前記欠陥画素の周辺画素からの撮像信号で置換して前記欠陥画素を補正する置換による補正手段とを備え、ビデオカメラの撮影モードが通常の撮影モード時には前記加算による補正手段に、ビデオカメラの撮影モードが高感度撮影モード時には前記置換による補正手段に切り替えられることを特徴とするビデオカメラにおける固体撮像素子の欠陥画素補正装置。

## 【発明の詳細な説明】

## 【0001】

## 【発明の属する技術分野】

本発明はビデオカメラにおける固体撮像素子の欠陥画素からの撮像信号を補正する固体撮像素子の欠陥画素補正装置に関する。

## 【0002】

## 【従来の技術】

従来の固体撮像素子の欠陥画素からの撮像信号に対する欠陥画素補正装置は、固体撮像素子の欠陥画素からの撮像信号と、撮像信号に同期しその極性が逆で実質同レベルの補正信号とを加算して、欠陥画素からの撮像信号レベルがなくなるよう補正された撮像信号を得ることで、欠陥画素を補正している。

## 【0003】

このような補正については、例えば、特開2000-23050号公報に記載されている。

## 【0004】

## 【発明が解決しようとする課題】

この加算による欠陥画素の補正は、通常の撮像モードにおいて、有効である。即ち、通常の撮像モードでは、CCD固体撮像素子における電荷の蓄積時間が一定の期間であるため、欠陥画素から得られる信号レベルは所定のレベル範囲となる。そのため、加算による補正信号のレベルもその所定のレベル範囲とすればよく、その所定レベルに応じたダイナミックレンジを有する補正信号発生回路によって、所定の精度となるような信号を、その所定レベル範囲に応じて発生することができる。そのため、通常の撮像モードにおいては、高精度な加算による補正信号によって、精度良く欠陥画素を補正することができる。

10

## 【0005】

しかしながら、長時間蓄積する高感度撮像モードにおいては、蓄積時間が可変され、欠陥画素から得られる信号レベルが、通常の撮像モードの上述の所定の動作レベル範囲に比べて極めて広範囲のレベル範囲の信号が出力される可能性があり、その高感度撮像モード時の広レベル範囲に合わせたダイナミックレンジを有する補正信号発生回路として上述の通常感度動作と同じ精度を有するものとするためには、分解能を高くするために、通常の撮像モードの場合に比べて極めて大規模な回路構成のものとしなければならない。

20

## 【0006】

また、回路規模を上述の通常の撮像モードの加算による補正信号発生回路と同程度のものとした場合には、分解能が極めて低くなってしまい、精度の悪い加算信号でしか発生することができず、その精度の悪い補正信号と欠陥画素からの映像信号とを加算したことでは、その精度の悪い分だけ欠陥画素からの映像信号をキャンセルしきれずに、そのキャンセル仕切れなかったレベルが、画像品質を悪化する場合がある。

## 【0007】

本発明の目的は、通常の撮像モードでの補正精度を確保しつつ、高感度モードでも良好な補正ができるビデオカメラにおける固体撮像素子の欠陥画素補正装置を提供することにある。

## 【0008】

30

## 【課題を解決するための手段】

本発明は、固体撮像素子の欠陥画素からの撮像信号と前記撮像信号に同期しその極性が逆で実質同レベルの補正信号とを加算して前記欠陥画素を補正する加算による補正手段と、前記固体撮像素子の欠陥画素からの撮像信号を前記欠陥画素の周辺画素からの撮像信号で置換して前記欠陥画素を補正する置換による補正手段とを備えてなることを特徴とするビデオカメラにおける固体撮像素子の欠陥画素補正装置である。

## 【0009】

また、本発明は、前記加算による補正手段と前記置換による補正手段はビデオカメラの撮影モードに応じて切り替えられることを特徴とするビデオカメラにおける固体撮像素子の欠陥画素補正装置である。

40

## 【0010】

また、本発明は、前記加算による補正手段と前記置換による補正手段はビデオカメラの撮影モードに応じて切り替えられ、前記撮影モードが通常の撮影モード時には前記加算による補正手段に、高感度撮影モード時には前記置換による補正手段に切り替えられることを特徴とするビデオカメラにおける固体撮像素子の欠陥画素補正装置である。

## 【0011】

## 【発明の実施の形態】

図1は、本発明のビデオカメラにおける固体撮像素子の欠陥画素補正装置の実施の形態の構成を示す図である。

## 【0012】

50

C C D (Charge Coupled Device) 固体撮像素子 11 は、入射された撮像光を光電変換して C C D 出力信号 11a として出力する。C C D 出力信号 11a は C D S (相關二重サンプル) 回路 12 に入力される。C D S 回路 12 はドライブ回路 13 からの制御信号で動作が制御され、ノイズ成分が除去され、C D S 出力信号 12a として出力される。その後加算回路 14 を通り、プリアンプ 15 でアナログ処理された後、A / D 変換器 16 でデジタル信号に変換され、一方は次段の映像信号処理回路へ入力され、もう一方は欠陥画素検出回路 17 に入力される。

【 0013 】

欠陥画素検出回路 17 で欠陥画素が検出され、検出された欠陥画素の情報は C P U 18 に入力され、メモリ 19 に格納されると共に補正信号発生回路 20 に入力される。補正信号発生回路 20 では検出された欠陥画素の情報から欠陥画素補正信号を発生する。 10

【 0014 】

ここで、C P U 18 は図示していない表示装置の表示画面と電気的に接続され、表示画面に表示するメニュー情報がメモリ 19 に予め格納されており、それによって、表示画面に、撮影モードを通常の撮像モードにするか高感度撮像モードにするかの選択メニューを表示し、どちらかの撮影モードにするのかを撮影者に選択させるようにし、さらに、その選択された撮影モードの情報が C P U 18 に入力され、メモリ 19 に格納されると共に補正信号発生回路 20 に入力される。

【 0015 】

補正信号発生回路 20 では、選択された撮影モードに応じて、加算用補正信号 20a かまたは置換用補正信号 20b を発生して出力する。ここで、加算用補正信号 20a は、通常の撮像モード時に発生し、欠陥画素からの撮像信号とその極性が逆で実質同レベルの加算用補正信号であり、一方、置換用補正信号 20b は、高感度撮像モード時に発生し、その極性が同じとされた置換用補正信号である。 20

【 0016 】

したがって、通常の撮像モード時には、加算用補正信号 20a が output されて、サンプルホールド回路 21 に入力され、サンプルホールド回路 21 で、欠陥画素の撮像信号期間に相当する期間の欠陥画素補正信号 21a にして出力され、加算回路 14 で、C D S 回路 12 からの C D S 出力信号 12a と加算されて、欠陥画素が補正される。 30

【 0017 】

高感度撮像モード時には、置換用補正信号 20b が A N D 回路 22 に入力され、ドライブ回路 13 からの制御信号 13b との A N D 信号が、C D S 回路 12 に入力され、C D S 回路 12 で、欠陥画素からの撮像信号の出力を止めてその欠陥画素の 1 画素前の撮像信号を出力することで、欠陥画素が補正される。

【 0018 】

図 2 は、図 1 の一部についての詳細な構成を示す図である。図 1 と同一箇所には同一符号が付けられている。図 3 は、加算による補正の動作を示す波形図である。また図 4 は、置換による補正の動作を示す波形図である。

【 0019 】

まず、撮影モードが通常の撮影モードである場合につき、図 2 の構成を、図 3 の加算による補正の動作を示す波形図を用いて説明する。 40

【 0020 】

C C D 固体撮像素子 11 から出力される C C D 出力信号 11a は、図 3 に図示のように、リセット期間、フィードスルー期間、信号出力期間を有する繰り返しの信号である。ここで、C C D 固体撮像素子 11 の各画素に入射される撮像光が全て同一光量であると仮定した場合、その場合の信号期間における各画素の信号レベルは、欠陥画素を除いて同じレベルである。ここで、C C D 固体撮像素子 11 に欠陥画素があると、例えば、格子歪みが多いために暗電流が増大するため、C C D 固体撮像素子 11 から出力される C C D 出力信号 11a のうち、その欠陥画素からの信号出力期間の撮像信号部分のレベルは、撮像光によらないで、その暗電流によって恒久的に大きく、他の期間の信号レベルよりも大きい。図 50

1, 図2において、ドライブ回路13は、CCD出力信号11aに同期して、制御信号であるクランプパルス信号13a, サンプルホールドパルス信号13b, リセットパルス信号13cを生成して出力する。

【0021】

また、図1, 図2のAND回路22は、ドライブ回路13からのサンプルホールドパルス信号13bと補正信号発生回路20からの置換用補正信号20bとを入力としてAND出力信号22aを出力するが、この置換用補正信号20bは、撮影モードが通常の撮影モード時の場合には、H(ハイ)レベルに固定され、したがってサンプルホールドパルス信号13bがそのままスルーして出力信号22aとされる。CDS回路12において、CCD固体撮像素子11からのCCD出力信号11aは、そのフィードスルー期間に、クランプパルス信号13aにより、CDS回路12のスイッチ121がONされることで、そのフィードスルー期間のレベルがクランプされる。

10

【0022】

CCD出力信号11aはアンプ122を介してスイッチ123に入力される。そして、CCD出力信号11aの信号出力期間に、スイッチ123がサンプルホールドパルス信号13bによりONされ、その信号出力期間のCCD出力信号11aのレベルがサンプリングされ、コンデンサ124にそのサンプリングレベルの信号がホールドされる。そのホールドされたサンプリングレベルの信号が、アンプ125に入力され、アンプ125の出力に接続のスイッチ126が、リセットパルス信号13cによりONされて信号ラインが接地される前まで、アンプ127で増幅され、増幅された出力信号127aがCDS回路12の出力信号として出力され、この出力信号127aが加算回路14の抵抗141に入力される。

20

【0023】

一方、前述のように、補正信号発生回路20では、通常の撮像モード時に、欠陥画素からの撮像信号とその極性が逆で実質同レベルの加算用補正信号20a(図3に図示)を発生して出力し、その出力された加算用補正信号20は、サンプルホールド回路21に入力され、サンプルホールド回路21のアンプ211で増幅され、スイッチ212が信号出力期間にサンプルホールドパルス信号13bによりONされると、そのON期間の加算用補正信号20bのレベルがサンプリングされ、コンデンサ213にそのサンプリングレベルの信号がホールドされる。そのホールドされたサンプリングレベルの信号がアンプ214に入力され、アンプ214の出力に接続のスイッチ215が、リセットパルス信号13cによりONされて信号ラインが接地される前まで、アンプ216で増幅され、アンプ216から増幅された加算用補正制御信号216aがサンプルホールド回路21の出力信号として出力される。この加算用補正制御信号216aが加算回路14の抵抗142に入力される。

30

【0024】

そして、加算回路14で、抵抗141に入力されたCDS回路12の出力信号127aと、抵抗142に入力されたサンプルホールド回路21の出力信号216aとが加算され、補正後の出力信号14aとして、欠陥画素が実質補正された撮像信号を得ることができる。

40

【0025】

次に、撮影モードが高感度撮影モード時である場合につき、図2の構成を、図4の置換による補正の動作を示す図を用いて説明する。

【0026】

高感度撮影モード時である場合には、前述のように、補正信号発生回路20は、欠陥画素補正信号として、欠陥画素からの撮像信号が出力されるタイミングで、図4に図示のように、欠陥画素からの撮像信号の極性と同じ極性でL(ロウ)レベルの置換用補正信号20bを発生し出力する。この置換用補正信号20bがサンプルホールドパルス信号13bとともにAND回路22に入力されるので、置換用補正信号20bのL(ロウ)レベル中に、サンプルホールドパルス信号13bが入力されても、その出力信号22aは、欠陥画素

50

の撮像信号部分だけサンプルホールドパルス信号 13b が除去された形となる。

【0027】

このAND回路22の出力信号22aにより、CDS回路12のスイッチ123がONになると、CCD固体撮像素子11からの信号の信号出力期間のレベルがサンプリングされて、コンデンサ124にホールドされるが、サンプルホールドパルス13bが除去された部分ではサンプリングが行われず、1画素前のレベルがコンデンサ124に保持される。そして、スイッチ126がリセットパルスでONされて信号ラインが接地される前まで、増幅器127から出力信号127aが得られる。

【0028】

このようにして欠陥画素の出力信号はサンプリングされず欠陥画素の1画素前の出力信号が保持され、欠陥画素が1個前の画素で置換される形で欠陥画素が補正される。 10

【0029】

【発明の効果】

本発明によれば、通常の撮像時は加算方式で欠陥画素補正を行い、蓄積方式による高感度撮像時には置換方式で欠陥画素補正を行うことにより、通常の撮像モードでの補正精度を確保しつつ、高感度モードでも良好な補正ができる。

【図面の簡単な説明】

【図1】本発明のビデオカメラにおける固体撮像素子の欠陥画素補正装置の実施の形態の構成を示す図である。

【図2】図1の一部についての詳細な構成を示す図である。 20

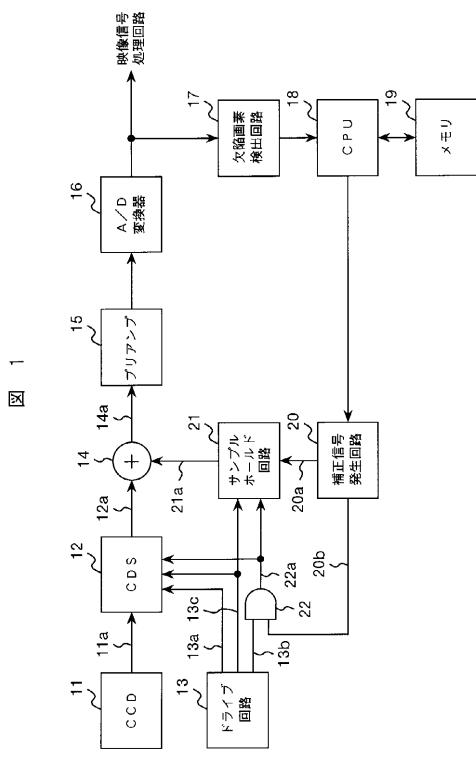
【図3】加算による補正の動作を示す波形図である。

【図4】置換による補正の動作を示す波形図である。

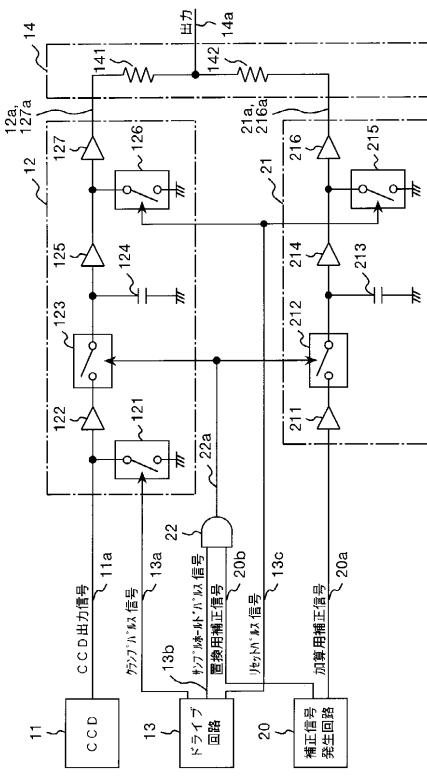
【符号の説明】

11...CCD固体撮像素子、12...CDS回路、13...ドライブ回路、14...加算回路、  
15...プリアンプ、16...A/D変換器、17...欠陥画素検出回路、18...CPU、19...メモリ、  
20...補正信号発生回路、20a...加算用補正信号、20b...置換用補正信号、  
21...サンプルホールド回路、22...AND回路、122, 125, 127, 211,  
214, 216...アンプ、121, 123, 126, 212, 215...スイッチ、124,  
213...コンデンサ、141, 142...抵抗。

【 义 1 】



〔 义 2 〕



【図3】

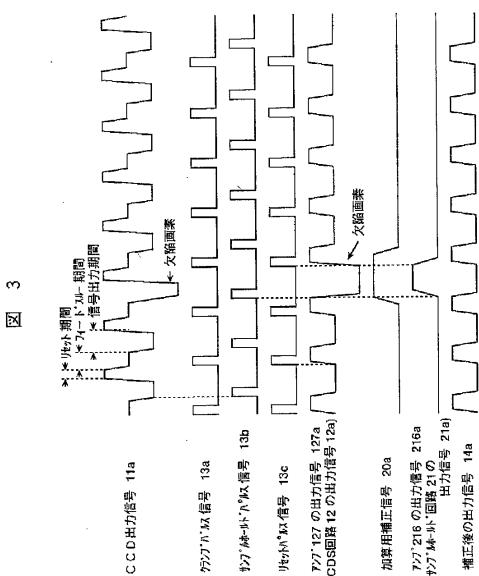
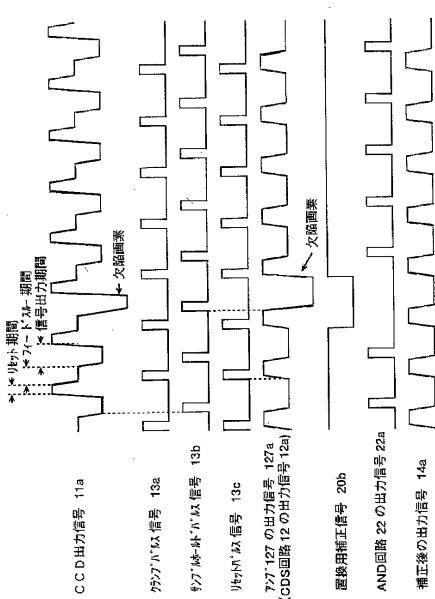


図 4 】



---

フロントページの続き

(56)参考文献 特開2000-059690(JP,A)  
特開平10-056596(JP,A)  
特開平01-103375(JP,A)

(58)調査した分野(Int.Cl., DB名)

H04N 5/335

H01L 27/146

H04N 5/217

H04N 5/232