

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成27年11月26日 (2015.11.26)

【公表番号】特表2015-507384(P2015-507384A)

【公表日】平成27年3月5日 (2015.3.5)

【年通号数】公開・登録公報2015-015

【出願番号】特願2014-542311(P2014-542311)

【国際特許分類】

H 0 3 H 11/32 (2006.01)

G 0 1 R 31/28 (2006.01)

【 F I 】

H 0 3 H 11/32

G 0 1 R 31/28 M

【手続補正書】

【提出日】平成27年9月24日 (2015.9.24)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 8

【補正方法】変更

【補正の内容】

【 0 0 0 8 】

本発明の一態様によれば、シングルエンド入力におけるシングルエンド入力信号を差動出力における差動出力信号に変換するように適合されたコンバータが提供される。コンバータは、第 1 の入力と、第 1 の出力とを備える第 1 の回路を備えることができる。第 1 の入力は、第 1 の時定数でシングルエンド入力信号を入力するようにシングルエンド入力に結合されてもよい。第 1 の回路は、第 1 の入力におけるシングルエンド入力信号の midpoint を表す midpoint 値を捕捉し、かつ第 1 の 入力におけるシングルエンド入力信号を追跡する出力信号 を第 1 の出力で提供するように構成されてもよい。出力信号は、第 1 の差動出力信号及び第 2 の差動出力信号を生成するように構成されてもよい。