

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. ³ <u>H03K 3/282</u>	(11) 공개번호 특 1984-0005624 (43) 공개일자 1984년 11월 14일
(21) 출원번호 특 1983-0003540	
(22) 출원일자 1983년 07월 29일	
(30) 우선권주장 131242 1982년 07월 29일 일본(JP)	
(71) 출원인 도오쿄오 시바우라 덴기 가부시기 가이샤 사바 쇼오이찌	
	일본국 가나가와肯 가와사끼시 사이와이구 호리가와쓰오 72
(72) 발명자 히또미 히사카즈	
	일본국 요꼬하마시 가나가와구 신코야스 2-14-10 신코야스료오
(74) 대리인 이윤모	

심사청구 : 있음**(54) 온도보상용 바이어스 회로****요약**

내용 없음

대표도**도2****명세서**

[발명의 명칭]

온도보상용 바이어스 회로

[도면의 간단한 설명]

제2도는 본 발명의 온도보상용 바이어스회로의 구성도.

제3도는 본 발명은 온도보상용 바이어스회로가 적용되는 멀티바이브레이터의 구성도.

제4도는 상기 멀티바이브레이터의 동작설명을 위한 신호파형도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

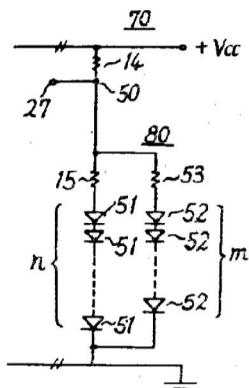
(57) 청구의 범위**청구항 1**

제1항의 저항에 n개($n \geq 0$)의 다이오드를 직렬로 접속해서 구성되는 제1의 직렬회로와 제2의 저항에 m개($m \geq 0$, 단 m, n중 적어도 한쪽은 정의 정수)의 다이오드를 직렬로 접속해서 구성되는 제2의 직렬회로를 전압이 인가되었을 때 순바이어스가 되도록 각각의 다이오드의 방향을 정돈해서 병렬로 접속하고, 얻어지는 병렬회로의 일단에 전원전압과 접속하는 제3의 저항을 접속하여 타단을 접지하고, 출력단자를 상기 제3의 저항과 병렬회로의 중간점에 설치해서 구성되는 것을 특징으로 하는 온도보상용 바이어스 회로.

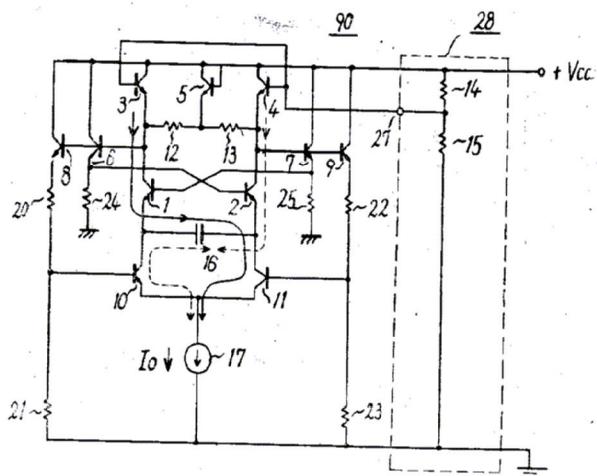
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면2



도면3



도면4

