



(19) 대한민국특허청(KR)

(12) 등록특허공보(B1)

(45) 공고일자 2017년04월21일

(11) 등록번호 10-1729425

(24) 등록일자 2017년04월17일

(51) 국제특허분류(Int. Cl.)

H04N 19/70 (2014.01) H04N 19/31 (2014.01)

H04N 19/44 (2014.01) H04N 19/503 (2014.01)

(52) CPC특허분류

H04N 19/70 (2015.01)

H04N 19/31 (2015.01)

(21) 출원번호 10-2015-7011085(분할)

(22) 출원일자(국제) 2013년09월26일

심사청구일자 2016년10월10일

(85) 번역문제출일자 2015년04월28일

(65) 공개번호 10-2015-0054009

(43) 공개일자 2015년05월19일

(62) 원출원 특허 10-2015-7010551

원출원일자(국제) 2013년09월26일

심사청구일자 2015년04월24일

(86) 국제출원번호 PCT/EP2013/070093

(87) 국제공개번호 WO 2014/049066

국제공개일자 2014년04월03일

(30) 우선권주장

61/706,869 2012년09월28일 미국(US)

(56) 선행기술조사문헌

SJÖBERG R et al., "Absolute signaling of reference pictures", (F493) JCT-VC of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 6th Meeting: Torino, 1. July, 2011

B. Gross et al., "Proposed Editorial Improvements for HEVC Text Specification Draft 8", (JCTVC-K0030_v3) JCT-VC of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 11th Meeting: Shanghai, 12. Sep. 2012

US20120147973 A1

WO2013002700 A1

(73) 특허권자

텔레폰액티에볼라겟엘엠에릭슨(₩)

스웨덴왕국 스톡홀름 에스이-164 83

(72) 발명자

사무엘슨 앤타

스웨덴 스톡홀름 에스-112 50 스타드샤가스프란 1
세베르그 리카르드스웨덴 스톡홀름 에스-113 62 상크트 에릭스가탄
84

(74) 대리인

서장찬, 박병석

전체 청구항 수 : 총 15 항

심사관 : 조우연

(54) 발명의 명칭 비디오 시퀀스의 빠져의 디코딩 및 인코딩

(57) 요약

본 실시예는, 현재 빠져가 디코딩되고 디코딩된 빠져 버퍼, DPB(125, 225, 325, 425, 525, 625), 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 DPB 내의 빠져의 수(125, 225, 325, 425, 525, 625)를 결정함으로써 빠져에 대한 출력 지연을 감소시킨다. 이 수는, 현재 빠져가 디코딩되고 DPB(125, 225, 325, 425, 525, 625) 내 (뒷면에 계속)

대 표 도

에 기억된 후에, 비디오 시퀀스의 픽처를 나타내는 비트스트림(10) 내에 존재한 또는 존재하는 적어도 하나의 선택스 엘리먼트로부터 도출된 값에 대해서 비교된다. 이 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(125, 225, 325, 425, 525, 625) 내의 픽처의, 출력 순서로 제1픽처인, 픽처는, 바람직하게는 출력되고, 출력을 위해 필요하지 않는으로서 마크된다.

(52) CPC특허분류

H04N 19/44 (2015.01)

H04N 19/503 (2015.01)

명세서

청구범위

청구항 1

디코더(100, 200, 400)에 의해 수행된 방법으로서, 상기 방법은:

비트스트림의 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼(125, 225) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 픽처의 수를 결정(S1)하는 단계로서, 상기 현재 픽처가 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 상기 디코더(100, 200, 400)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하는, 수를 결정하는 단계와;

상기 가장 높은 계층과 연관된 신택스 엘리먼트로부터 값 sps_max_num_reordered_pics[HighestTid]을 도출하는 단계로서, HighestTid가 상기 가장 높은 계층을 특정하고, 신택스 엘리먼트는 비트스트림 내의 시퀀스 파라미터 세트로부터 검색되고, 상기 다수의 계층의 각각의 계층 i가 각각의 값 sps_max_num_reordered_pics[i]를 규정하는 연관된 신택스 엘리먼트를 갖고, 상기 값 sps_max_num_reordered_pics[i]는 HighestTid가 i와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 선행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키는, 도출하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력(S3)하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 상기 픽처를 출력을 위해 필요하지 않는으로서 마킹(S4)하는 단계를 포함하여 구성되는 것을 특징으로 하는 디코더의 방법.

청구항 2

제1항에 있어서,

상기 멀티-계층 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱(S10)하는 단계와;

상기 파싱된 슬라이스 헤더에 기반해서 상기 현재 픽처에 대한 기준 픽처 세트를 결정(S11)하는 단계와;

상기 기준 픽처 세트 내에 존재하지 않는 상기 디코딩된 픽처 버퍼(125, 225) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹(S12)하는 단계와;

상기 디코딩된 픽처 버퍼(125, 225) 내의 상기 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력(S13)하고, 상기 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 단계와;

상기 디코딩된 픽처 버퍼(125, 225)로부터, 상기 디코딩된 픽처 버퍼(125, 225) 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앰프티(S14)하는 단계와;

상기 현재 픽처를 디코딩(S15)하는 단계를 포함하여 구성되고,

상기 현재 픽처를 디코딩(S15)하는 단계 후에, 픽처의 상기 수를 결정(S1)하는 단계와, 상기 픽처를 출력(S3)하는 단계 및 상기 픽처를 마킹(S4)하는 단계가 수행되는 것을 특징으로 하는 디코더의 방법.

청구항 3

디코더(100, 300, 500)에 의해 수행된 방법으로서, 상기 방법은:

픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 디코딩되는 비트스트림의 현재 픽처의 슬라이스 헤더를 파싱(S30)하는 단계로서, 상기 현재 픽처가 멀티-계층 비디오 시퀀스의 상기 디코더(100, 200, 400)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하는, 파싱하는 단계와;

상기 파싱된 슬라이스 헤더에 기반해서 상기 현재 픽처에 대한 기준 픽처 세트를 결정(S31)하는 단계와;

상기 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼(125, 325) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹(S32)하는 단계와;

상기 디코딩된 픽처 버퍼(125, 325) 내의 상기 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력(S33)하고, 상기 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 단계와;

상기 디코딩된 픽처 버퍼(125, 325)로부터, 상기 디코딩된 픽처 버퍼(125, 325) 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앰프터(S34)하는 단계와;

상기 현재 픽처를 디코딩(S35)하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 픽처의 수를 결정(S36)하는 단계와;

상기 가장 높은 계층과 연관된 신팩스 엘리먼트로부터 값 sps_max_num_reordered_pics[HighestTid]을 도출하는 단계로서, HighestTid가 상기 가장 높은 계층을 특정하고, 신팩스 엘리먼트는 비트스트림 내의 시퀀스 파라미터 세트로부터 검색되고, 상기 다수의 계층의 각각의 계층 i가 각각의 값 sps_max_num_reordered_pics[i]를 규정하는 연관된 신팩스 엘리먼트를 갖고, 상기 값 sps_max_num_reordered_pics[i]는 HighestTid가 i와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 선행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키는, 도출하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력(S38)하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 상기 픽처를 출력을 위해 필요하지 않는으로서 마킹(S39)하는 단계를 포함하여 구성되고,

상기 현재 픽처를 디코딩(S35)하는 단계 후에, 픽처의 상기 수를 결정(S36)하는 단계와 상기 픽처를 출력(S38)하는 단계 및 상기 픽처를 마킹(S39)하는 단계가 수행되는 것을 특징으로 하는 디코더의 방법.

청구항 4

제3항에 있어서,

상기 디코딩된 현재 픽처를 상기 디코딩된 픽처 버퍼(125, 325) 내에 기억(S40)하는 단계와;

상기 디코딩된 현재 픽처를 출력을 위해 필요한 또는 출력을 위해 필요하지 않는으로서 마킹(S41)하는 단계를 더 포함하여 구성되고,

상기 디코딩된 현재 픽처를 마킹(S41)하는 단계 후에, 픽처의 상기 수를 결정(S1, S36)하는 단계가 수행되는 것을 특징으로 하는 디코더의 방법.

청구항 5

제1항 내지 제4항 중 어느 한 항에 있어서,

상기 픽처를 출력(S3, S38)하는 단계는, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225, 325) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225, 325) 내의 모든 픽처의 PicOrderCntVal의 가장 작은 값을 갖는 상기 디코딩된 픽처 버퍼(125, 225, 325) 내의 픽처를 출력(S3, S38)하는 단계를 포함하여 구성되고, PicOrderCntVal이 픽처 순서 카운트 값을 나타내는 것을 특징으로 하는 디코더의 방법.

청구항 6

디코더(100, 200)로서:

픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 픽처를 나타내는 비트스트림(10)의 현재

픽처가 디코딩되고 디코딩된 픽처 버퍼(125, 225) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 픽처의 수를 결정하고, 상기 현재 픽처가 상기 멀티-계층 비디오 시퀀스의 상기 디코더(100, 200)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하며;

상기 가장 높은 계층과 연관된 신택스 엘리먼트로부터 값 sps_max_num_reordered_pics[HighestTid]을 도출하고, HighestTid가 상기 가장 높은 계층을 특정하며, 신택스 엘리먼트는 비트스트림 내의 시퀀스 파라미터 세트로부터 검색되고, 상기 다수의 계층의 각각의 계층 i가 각각의 값 sps_max_num_reordered_pics[i]를 규정하는 연관된 신택스 엘리먼트를 갖고, 상기 값 sps_max_num_reordered_pics[i]는 HighestTid가 i와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 선행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키며;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하며;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 225) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 상기 픽처를 출력을 위해 필요하지 않는으로서 마킹하도록 구성되는 것을 특징으로 하는 디코더.

청구항 7

디코더(100, 300)로서:

픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 픽처를 나타내는 비트스트림(10)의 디코딩 되는 현재 픽처의 슬라이스 헤더를 파싱하고, 상기 현재 픽처가 상기 멀티-계층 비디오 시퀀스의 상기 디코더(100, 300)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하며;

상기 파싱된 슬라이스 헤더에 기반해서 상기 현재 픽처에 대한 기준 픽처 세트를 결정하며;

상기 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼(125, 325) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하고;

상기 디코딩된 픽처 버퍼(125, 325) 내의 상기 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하고, 상기 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하며;

상기 디코딩된 픽처 버퍼(125, 325)로부터, 상기 디코딩된 픽처 버퍼(125, 325) 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앰프티하고;

상기 현재 픽처를 디코딩하며;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 픽처의 수를 결정하고;

상기 가장 높은 계층과 연관된 신택스 엘리먼트로부터 값 sps_max_num_reordered_pics[HighestTid]을 도출하고, HighestTid가 상기 가장 높은 계층을 특정하며, 신택스 엘리먼트는 비트스트림 내의 시퀀스 파라미터 세트로부터 검색되고, 상기 다수의 계층의 각각의 계층 i가 각각의 값 sps_max_num_reordered_pics[i]를 규정하는 연관된 신택스 엘리먼트를 갖고, 상기 값 sps_max_num_reordered_pics[i]는 HighestTid가 i와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 선행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키며;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하고;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(125, 325) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 상기 픽처를 출력을 위해 필요하지 않는으로서 마킹하도록 구성되고,

상기 디코더(100, 300)는 상기 현재 픽처를 디코딩한 후에, 픽처의 상기 수를 결정, 상기 픽처를 출력 및 상기 픽처를 마크하도록 구성되는 것을 특징으로 하는 디코더.

청구항 8

제6항 또는 제7항에 있어서,

상기 디코더(100, 200, 300, 400, 500)는 고효율 비디오 코딩(HEVC) 컴플라이언트 디코더(100, 200, 300, 400, 500)인 것을 특징으로 하는 디코더.

청구항 9

인코더(600, 700, 900)에 의해 수행된 방법으로서, 상기 방법은:

현재 픽처가 디코딩되고 디코딩된 픽처 버퍼(625, 725) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 725) 내의 픽처의 수를 결정(S60)하는 단계로서, 상기 현재 픽처가 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 상기 인코더(600, 700, 900)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하는, 수를 결정하는 단계와;

시퀀스 파라미터 세트 내의 선택스 엘리먼트에 대한 값 `sps_max_num_reordered_pics[HighestTid]`을 선택(S50)하는 단계로서, `HighestTid`가 상기 가장 높은 계층을 특정하고, 상기 다수의 계층의 각각의 계층 *i*가 연관된 값 `sps_max_num_reordered_pics[i]`를 가지며, 상기 값 `sps_max_num_reordered_pics[i]`는 `HighestTid`가 *i*와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 실행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키는, 선택하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 725) 내의 픽처의 상기 수가 상기 값 `sps_max_num_reordered_pics[HighestTid]`보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 625) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹(S62)하는 단계를 포함하여 구성되는 것을 특징으로 하는 인코더의 방법.

청구항 10

인코더(600, 800)에 의해 수행된 방법으로서, 상기 방법은:

픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 현재 픽처에 대해서 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼(625, 825) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹(S70)하는 단계로서, 상기 현재 픽처가 상기 멀티-계층 비디오 시퀀스의 상기 인코더(600, 800)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하는, 마킹하는 단계와;

상기 디코딩된 픽처 버퍼(625, 825) 내의 상기 픽처의 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마킹(S71)하는 단계와;

상기 디코딩된 픽처 버퍼(625, 825)로부터, 상기 디코딩된 픽처 버퍼(625, 825) 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앰프터(S72)하는 단계와;

상기 현재 픽처를 디코딩(S73)하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 825) 내의 픽처의 수를 결정(S74)하는 단계와;

시퀀스 파라미터 세트 내의 선택스 엘리먼트에 대한 값 `sps_max_num_reordered_pics[HighestTid]`을 선택(S50)하는 단계로서, `HighestTid`가 상기 가장 높은 계층을 특정하고, 상기 다수의 계층의 각각의 계층 *i*가 연관된 값 `sps_max_num_reordered_pics[i]`를 가지며, 상기 값 `sps_max_num_reordered_pics[i]`는 `HighestTid`가 *i*와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 실행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키는, 선택하는 단계와;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 825) 내의 픽처의 상기 수가 상기 값 `sps_max_num_reordered_pics[HighestTid]`보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 825) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹(S76)하는 단계를 포함하여 구성되고,

픽처의 상기 수를 결정(S74)하는 단계 및 상기 픽처를 마킹(S76)하는 단계가 상기 현재 픽처를 디코딩(S73)하는 단계 후에, 수행되는 것을 특징으로 하는 인코더의 방법.

청구항 11

인코더(600, 700)로서:

현재 픽처가 디코딩되고 디코딩된 픽처 버퍼(625, 725) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 725) 내의 픽처의 수를 결정하고, 상기 현재 픽처가 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 상기 인코더(600, 700)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하며;

시퀀스 파라미터 세트 내의 선택스 엘리먼트에 대한 값 sps_max_num_reordered_pics[HighestTid]을 선택하고, HighestTid가 상기 가장 높은 계층을 특정하고, 상기 다수의 계층의 각각의 계층 i가 연관된 값 sps_max_num_reordered_pics[i]를 가지며, 상기 값 sps_max_num_reordered_pics[i]는 HighestTid가 i와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 선행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키고;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 725) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 725) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성되는 것을 특징으로 하는 인코더.

청구항 12

인코더(600, 800)로서:

픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스의 현재 픽처에 대해서 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼(625, 825) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하고, 상기 현재 픽처가 상기 멀티-계층 비디오 시퀀스의 상기 인코더(600, 800)에 의해 디코딩된 가장 높은 계층과 다른 계층에 속하며;

상기 디코딩된 픽처 버퍼(625, 825) 내의 상기 픽처의 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하며;

상기 디코딩된 픽처 버퍼(625, 825)로부터, 상기 디코딩된 픽처 버퍼(625, 825) 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앰프티하고;

상기 현재 픽처를 디코딩하며;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 825) 내의 픽처의 수를 결정하고;

시퀀스 파라미터 세트 내의 선택스 엘리먼트에 대한 값 sps_max_num_reordered_pics[HighestTid]을 선택하며, HighestTid가 상기 가장 높은 계층을 특정하고, 상기 다수의 계층의 각각의 계층 i가 연관된 값 sps_max_num_reordered_pics[i]를 가지며, 상기 값 sps_max_num_reordered_pics[i]는 HighestTid가 i와 등가일 때 디코딩 순서로 상기 멀티-계층 비디오 시퀀스 내의 소정의 픽처에 선행하고 출력 순서로 그 픽처를 따를 수 있는 최대 허용된 수의 픽처를 가리키며;

출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 825) 내의 픽처의 상기 수가 상기 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼(625, 825) 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성되고, 상기 인코더(600, 800)는, 상기 현재 픽처를 디코딩한 후에, 픽처의 상기 수를 결정 및 상기 픽처의 마크를 수행하도록 구성되는 것을 특징으로 하는 인코더.

청구항 13

제11항 또는 제12항에 있어서,

상기 인코더(600, 700, 800, 900, 1000)는 고효율 비디오 코딩(HEVC) 컴플라이언트 인코더(600, 700, 800, 900, 1000)인 것을 특징으로 하는 인코더.

청구항 14

모바일 단말(1100)로서,

제6항 또는 제7항에 따른 디코더(100, 200, 300, 400, 500) 및/또는 제11항 또는 제12항에 따른 인코더(600, 700, 800, 900, 1000)를 포함하여 구성되는 것을 특징으로 하는 모바일 단말.

청구항 15

네트워크 노드(2)로서,

제6항 또는 제7항에 따른 디코더(100, 200, 300, 400, 500) 및/또는 제11항 또는 제12항에 따른 인코더(600, 700, 800, 900, 1000)를 포함하여 구성되는 것을 특징으로 하는 네트워크 노드.

청구항 16

삭제

청구항 17

삭제

청구항 18

삭제

청구항 19

삭제

청구항 20

삭제

청구항 21

삭제

청구항 22

삭제

청구항 23

삭제

청구항 24

삭제

청구항 25

삭제

청구항 26

삭제

청구항 27

삭제

청구항 28

삭제

청구항 29

삭제

청구항 30

삭제

청구항 31

삭제

청구항 32

삭제

청구항 33

삭제

청구항 34

삭제

발명의 설명

기술 분야

[0001]

본 발명 실시예는 일반적으로 비디오 시퀀스의 팩처의 디코딩 및 인코딩에 관한 것으로, 특히 팩처를 디코딩 및 인코딩하는 것과 관련해서 디코딩된 팩처 버퍼로부터의 팩처를 출력 또는 범핑하는 것과 관련된다.

배경 기술

[0002]

H.264 비디오 압축

[0003]

H.264((Moving Picture Experts Group-4 Advanced Video Coding (MPEG-4 AVC))는 종래 기술 비디오 코딩 표준의 상태이다. 이는, 시간적 및 공간적 리던던시를 탐색하는 블록-기반 하이브리드 비디오 코딩 방안으로 이루어진다. H.264/AVC 표준은, 디코더가 표준을 따르게(compliant) 하기 위해서, 특정된 시퀀스에서 실행되어 하는 많은 디코딩 처리를 포함하는 사양 텍스트로 규정된다. 디코더에 대한 요구조건은 없지만, 양호한 압축 효율을 달성하기 위해서 인코더가 또한 대부분의 처리를 실행하는 경우가 흔히 있다.

[0004]

H.264/AVC는, 이들이 디코딩된 후 디코딩된 팩처를 기억하는 디코딩된 팩처 버퍼(DPB)를 규정한다. 이는, 디코더가 시퀀스를 디코딩하기 위해서 규정된 양의 메모리를 사용하도록 요구되는 것을 의미한다. DPB는 미래 팩처의 디코딩 동안 기준용으로 사용되는 팩처를 포함한다. "기준용으로 사용되는"은 본 명세서에서 다른 팩처가 디코딩될 때 특정 팩처가 예측을 위해 사용되는 것을 의미한다. 그 다음, 기준용으로 사용되는 팩처의 화소 값은 현재 디코딩되는 팩처의 화소 값을 예측하기 위해 사용될 수 있다. 이는, 또한 인터 예측로서 언급한다. 추가적으로, DPB는 출력을 기다리는 팩처들을 포함한다. "출력"은 본 명세서에서 디코더 외측에서 디코더가 팩처를 출력하는 기능을 의미한다. H.264 사양은, 어떻게 비트스트림이 디코딩된 팩처로 변환된 후 출력되는지를 기술한다. 도 1 참조. 출력 팩처는, 예를 들어 디스크에 디스플레이 또는 기입된다.

[0005]

DPB 내의 팩처가 출력을 기다리는 하나의 일반적인 이유는, 팩처 전에 출력되게 되는 아직 디코딩되지 않은 팩처가 있는 것이다.

[0006]

도 2는 일례의 3개의 팩처: A, B 및 C를 나타낸다. 디코딩 순서는 압축된 포맷의 팩처가 디코더에 공급되는 순서이다. 이는, 전형적으로 팩처가 인코더에 의해 인코딩되는 동일한 순서이다. 도 2는 이 예에서의 디코딩 순서가 A, B 및 C인 것을 보인다. 출력 순서는, 디코딩된 팩처가 출력되는 순서이다. 출력 순서는, 출력 순서가 A, C, B인 도 2의 예에서 도시한 바와 같이 디코딩 순서와 동일하게 되지 않아야 한다. 도면 내의 화살표는 각각의 팩처에 대한 기준용으로 사용되는 어떤 팩처를 나타내며: 팩처 A는 팩처 B 및 C 양쪽에 대한 기준용으로 사용된다.

- [0007] 도 2에 있어서, 픽처 C는 B 후에 디코딩되지만 B 전에 출력된다. 픽처 B가 디코딩될 때, 이는, 픽처 C가 아직 디코딩되지 않고 픽처 B 전에 출력되므로, 즉시 출력될 수 없다. 그러므로, 픽처 B는, 이것이 소정의 다른 픽처에 의해 기준용으로 사용되지 않더라도, 디코딩된 후 DPB 내에 기억되어야 한다. 픽처 C를 디코딩할 때, 픽처 C가 기준을 위해 픽처 A를 사용하므로, 픽처 A는 DPB 내에 존재해야 한다.
- [0008] 출력 순서는 PictureOrderCount (POC) 값을 시그널링함으로써 제어된다. 픽처마다의 POC를 반송하기 위한 비트스트림 내의 신택스 엘리먼트(syntax element)들이 있고 이들 값들은 픽처의 출력 순서를 규정하기 위해서 사용된다.
- [0009] DPB의 트랙을 유지하기 위해서, H.264/AVC는 픽처가 디코딩된 후에 발생하는 3개의 처리를 포함한다: 픽처 마킹 처리, 픽처 출력 처리 및 프리-업(free-up) 처리.
- [0010] 픽처 마킹 처리는 픽처를 "기준용으로 사용되는" 또는 "기준용으로 사용되지 않는"으로서 마크한다. "기준용으로 사용되는"으로 마크되는 픽처는 기준용으로 이용가능한데, 이는 디코딩 순서로 후속하는 픽처가 그 디코딩 처리에서 기준용의 픽처를 사용할 수 있는 것을 의미한다. "기준용으로 사용되지 않는"으로서 마크된 픽처는 후속하는 픽처들에 의해 기준용으로 사용될 수 없다. 이 처리는 비트스트림을 통해 인코더에 의해 제어된다. 존재할 때, "기준용으로 사용되지 않는"으로서 마크하기 위한 어떤 픽처를 가리키는, H.264/AVC 비트스트림 내의 옵션의 신택스가 있다. 이 동작은, 흔히 메모리 관리 제어 동작(MMCO)으로서 언급된다. 옵션의 MMCO 신택스가 없으면, "슬라이딩 윈도우" 처리로 불리는 선입 선출 메커니즘이 규정된다. 슬라이딩 윈도우 처리는, 마지막 디코딩된 픽처가 DPB 내의 너무 많은 픽처로 귀결될 때, 디코딩 순서로 가장 오래된 픽처가 "기준용으로 사용되지 않는"으로서 자동으로 마크된다.
- [0011] 픽처 마킹 처리 다음에 수행되는 픽처 출력 처리는, 픽처를 "출력을 위해 필요한" 또는 "출력을 위해 필요하지 않는"으로서 마크한다. "출력을 위해 필요한"으로 마크된 픽처는, "출력을 위해 필요하지 않는"으로서 마크된 픽처가 출력되었고 더 이상 출력을 기다리지 않는 동안, 아직 출력되지 않는다. 또한, 픽처 출력 처리가 픽처를 출력한다. 이는, 이 처리가 "출력을 위해 필요한"으로 마크된 픽처를 선택하고, 이들을 출력하며, 그 다음 이들을 "출력을 위해 필요하지 않는"으로서 마크하는 것을 의미한다. 픽처 출력 처리는 어떤 순서로 픽처가 출력되는지를 결정한다. 픽처 출력 처리는, 하나의 특정 픽처가 디코딩된 후에, 제로(zero), 하나의 또는 많은 픽처를 출력 및 마크할 수 있는 것에 유의한다.
- [0012] 이들 2개의 처리가 디코더에 의해 인보크(invok)된 후, 프리-업 처리가 인보크된다. "기준용으로 사용되지 않는" 및 "출력을 위해 필요하지 않는"으로서 모두 마크된 픽처는 앱프티(empty)되고 DPB로부터 제거된다. 이는, 때때로 DPB 픽처 슬롯 중 하나가 프리(free)된 것으로서 언급된다.
- [0013] H.264/AVC 내의 DPB의 사이즈는 제한된다. 이는, 이들이 출력을 기다리는 또는 기준용으로 이용가능하게 될 수 있기 때문에, 기억될 수 있는 픽처의 수가 제한되는 것을 의미한다. 변수 max_dec_frame_buffering, 때때로 DPB 내에 있는 픽처 슬롯의 수로서 언급되는, DPB의 사이즈를 나타낸다. 인코더는, DPB 사이즈가 결코 오버플로하지 않도록 보장해야 한다.
- [0014] 3개의 처리가 표준에 기술된다. 이는, 디코더가 인코더에 의해 제어되고, 그러므로 디코더가 출력 순서에 관한 소정의 자유도를 갖지 않는 것을 의미한다. 이는, 픽처 출력 처리 및 인코더에 의해 송신된 비트스트림 내의 관련된 엘리먼트에 의해 모두 결정된다. H.264/AVC의 디코딩 단계를 위한 단순화된 흐름도가 도 3에 보인다.
- [0015] H.264 내의 픽처 출력 처리는 픽처가 출력되는 순서를 규정한다. 교정 순서로 픽처를 출력하는 디코더는 출력 순서 캠플라이언트이다. 디코더는 H.264에 기술된 픽처 출력 처리를 따를 수 있지만, 때때로 픽처 출력 처리에 의해 주어진 것보다 더 빨리 픽처를 출력하기 위해서 변수 num_reordered_frames을 사용하는 것이 가능하다. num_reordered_frames는 디코딩 순서로 소정의 픽처에 선행하고 출력 순서로 이를 따르는 최대 수의 픽처를 가리킨다.
- [0016] 도 4는 픽처 B가 막 디코딩된 예를 나타낸다. 하지만, 픽처 B는, 픽처 C가 픽처 B 전후에 출력되는지를 알 수 없으므로, 출력될 수 없다. 출력 순서가 디코딩 순서와 동일한 것을 인코더가 결정하면, 이는 0의 num_reordered_frames 값을 디코더에 가리킬 수 있다. 이에 의해, 인코더는 이 예의 픽처 C가 픽처 B 후에 출력되고, 디코더는 디코딩될 때 픽처 B를 즉시 출력할 수 있는 것을 약속한다. 이 경우, num_reordered_frames이 0 일 때, 디코더에서 추가적인 재순서화(reordered) 지연은 없게 된다. 이 예의 num_reordered_frames이 1로 설정되면, 픽처 C는 픽처 B 전에 출력되는 것이 가능하다. num_reordered_frames이 1과 등가임에 따라, num_reordered_frames을 갖는, 1 픽처의 추가적인 재순서화 지연이 있게 되고, num_reordered_frames이 2와 등가임

에 따라, 재순서화 지연은 2 픽처가 되는 등이 된다.

[0017] HEVC 비디오 압축

H.265로서 또한 언급되는 고효율 비디오 코딩(HEVC)은, JCP(Joint Collaborative Team)에서 개발한 비디오 코딩 표준이다 - 비디오 코딩(JCT-VC). JCT-VC는 MPEG과 ITU-T(International Telegraph Union Telecommunication Standardization Section) 간의 공동 프로젝트이다. HEVC는 다수의 새로운 툴을 포함하고 H.264/AVC보다 상당히 효과적이다. 또한, HEVC는 픽처가 속하는 시간적 계층에 대응하는 각각의 픽처에 대한 temporal_id를 규정한다. 시간적 계층은 순서화되고(ordered) 더 낮은 시간적 계층이 더 높은 시간적 계층에 결코 의존하지 않는 성질을 갖는다. 따라서, 더 높은 시간적 계층은 더 낮은 시간적 계층에 영향을 주지 않고 제거될 수 있다. 시간적 계층의 제거는 시간적 스케일링으로서 언급된다. HEVC 비트스트림은 신팩스 엘리먼트, max_sub_layers_minus1을 포함하며, 이는 비트스트림으로 존재할 수 있는 최대 수의 시간적 계층을 특정한다. 디코더는 모든 시간적 계층을 디코딩할 수 있고 또는 시간적 계층의 서브세트만을 디코딩할 수 있다. 디코더가 실제로 디코딩하는 가장 높은 시간적 계층은, 가장 높은 시간적 서브-계층으로서 언급되고, max_sub_layers_minus1로 특정된 바와 같은 최대 수 계층과 등가 또는 더 낮게 설정될 수 있다. 그 다음, 디코더는 가장 높은 시간적 서브-계층과 등가 또는 더 낮은 모든 계층을 디코딩한다. 가장 높은 시간적 서브-계층은 외부 수단에 의해 설정될 수 있다.

[0019] 상기된 설명은 시간적 계층에 대해서만 특정하지 않고, 공간적 계층 및 품질 계층 등과 같은 다른 타입의 계층을 유지하는 것에 유의하자. 그 다음, 디코더가 디코딩하는 시간적 계층은 가장 높은 디코딩된 계층으로서 언급된다.

[0020] HEVC의 디코딩 흐름은 H.264/AVC와 약간 다르다. HEVC는 DPB, 픽처를 "기준용으로 사용되는" 및 "기준용으로 사용되지 않는"으로서 마크하는 픽처 마킹 처리, 픽처를 "출력을 위해 필요한" 및 "출력을 위해 필요하지 않는"으로서 마크하는 픽처 출력 처리 및 프리-업 처리를 갖는다. 또한, H.264/AVC와 같이, HEVC는 픽처 출력 순서를 규정하기 위해 POC 값을 사용한다. POC 값은 변수 PicOrderCntVal로 나타낸 HEVC 내에 있고, 여기서 픽처는 증가하는 PicOrderCntVal 순서로 출력된다.

[0021] 그런데, HEVC는 MMCO 또는 슬라이딩 윈도우 처리를 갖지 않는다. 대신, HEVC는 "기준용으로 사용되는"으로서 마크된 픽처의 리스트가 각각의 슬라이스 헤더로 명확하게 송신되는 것을 특정한다. HEVC로 마킹하는 픽처는 이 리스트를 사용하고, 리스트된 DPB 내의 모든 픽처가 "기준용으로 사용되는"으로서 마크되고 리스트되지 않은 DPB 내의 모든 픽처가 "기준용으로 사용되지 않는"으로서 마크되는 것을 보장한다. 리스트는 기준 픽처 세트(RPS)로 불리고, 각각의 슬라이스 헤더로 송신하는 하나는, DPB에서 마킹하는 기준의 상태가 명백하고 각각의 슬라이스에서 반복되는 것을 의미하는데, 이는 H.264/AVC의 경우는 아니다.

[0022] RPS가 HEVC에서 사용되므로, 픽처 마킹 처리, 픽처 출력 처리 및 프리-업 처리는 픽처의 제1슬라이스 헤더의 파싱 후에 모두 수행된다, 도 5 참조.

[0023] 또한, H.264/AVC에 대해서 기술된 바와 같이 num_reorder_frames 기능성이, HEVC 내에 존재한다. HEVC 비트스트림은 max_num_reorder_pics[i]로 나타낸 각각의 시간적 계층에 대한 신팩스 엘리먼트를 포함하는데, 여기서 i는 시간적 계층이다. max_num_reorder_pics[i]의 기능은 num_reorder_frames와 동일하지만 본 명세서의 각각의 코드워드는, 디코딩 순서로 픽처에 선행하는 및 출력 순서로 픽처를 후속하는 동일한 또는 더 낮은 시간적 계층의 최대 허용된 수의 픽처를 가리킨다.

[0024] 디코딩 순서가 A, B, C, D, E이고, 출력 순서가 A, D, C, E, B인 도 6의 예를 고려하자. 이는, 픽처 A 및 B가 최저의 시간적 계층(계층 0)에 속하고, 픽처 C가 중간 시간적 계층(계층 1)에 속하며, 픽처 D 및 E가 가장 높은 시간적 계층(계층 2)에 속하는 시간적 계층을 사용하는 픽처의 구조이다. 도면 내의 화살표는 다른 픽처에 의해 기준용으로 사용되는 어떤 픽처를 나타낸다. 예를 들어, 픽처 A로부터 픽처 B로의 화살표가 있으므로, 픽처 A는 픽처 B에 의해 기준용으로 사용되�다. HEVC에서 max_num_reorder_pics의 최상의 사용은 이를 가능한 낮게 설정해서 출력 지연을 가능한 많이 감소시키는 것이다. 각각의 시간적 계층에 대한 max_num_reorder_pics의 최저의 가능한 값이 도 6에 보인다. 최저의 계층에 대해서 이것이 0인 이유는, 디코딩 순서로 소정의 픽처에 선행하지만 출력 순서로 이것을 따르는 계층 0 내에 픽처가 없기 때문이다. 계층 1에 대해서, 디코딩 순서로 픽처 C에 선행하지만 출력 순서로 이것을 따르는 픽처 B를 갖고, 계층 2에 대해서 디코딩 순서로 모두가 픽처 D에 선행하지만 출력 순서로 이것을 따르는 픽처 B 및 C를 갖는다.

[0025] 디코더는, 시간적 계층 0만을 디코딩하게 되는 것을 알게 되면, 이것이 디코딩되자마자 픽처 B를 잠재적으로 출

력할 수 있지만, 디코더가 모든 계층을 디코딩하면, 할 수 없다. 그러면, 출력 순서로 B를 따르는 2개의 디코딩된 픽처가 있을 때까지 대기해야 한다.

[0026] 2012년 9월 12일 공개됨에 따른, JCTVC-K0030_v3, Proposed Editorial Improvement for High efficiency video coding (HEVC) Text Specification Draft 8, B. Bross et al., JCT-VC of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11 11th Meeting, Shanghai, 10-19 October 2012는, 페이지 62의 섹션 7.4.2.1 및 페이지 64의 섹션 7.4.2.2에서 max_num_reorder_pics의 사용법을 논의한다.

no_output_of_prior_pics_flag

H.264 및 HEVC 비트스트림 모두는 no_output_of_prior_pics_flag로 불리는 플래그를 특정한다. 이 플래그는 랜덤 액세스 픽처(RAP)의 슬라이스 헤더 내에 존재한다. 랜덤 액세스 픽처는, 이들로부터 스트림으로 툰(tune) 가능한 픽처들이다. 이들은, 미래 픽처의 디코딩이 디코더가 랜덤 액세스 포인트로부터 디코딩을 시작하면, 정확하게 수행될 수 있는 것을 개런티한다. 디코더에는, 툰-인 작업하기 위해 디코딩 순서로 랜덤 액세스 픽처에 선행하는 픽처를 포함하는 소정의 데이터를 공급하지 않아야 한다.

[0029] no_output_of_prior_pics_flag는 디코딩된 픽처 버퍼 내의 이전에-디코딩된 픽처가 랜덤 액세스 픽처의 디코딩 후에 어떻게 처리되는지를 특정한다. 간략해서, no_output_of_prior_pics_flag가 1과 등가이면, "출력을 위해 필요한"으로서 마크된 DPB 내의 픽처는 출력되지 않아야 하지만, no_output_of_prior_pics_flag 0과 등가이면 이들은 출력이 되어야 한다.

[0030] max_num_reorder_pics이 0이고 픽처 C가 1과 등가인 no_output_of_prior_pics_flag를 갖는 랜덤 액세스 픽처인 일례를 나타내는 도 7을 고려하자. H.264에서, 디코딩된 후 즉시 픽처 B를 출력하는 것은 가능하게 된다. 이는, 디코더가 픽처 B가 디코딩된 후, 픽처 C가 1과 등가인 no_output_of_prior_pics_flag를 갖는 RAP 픽처인지 를 즉시 알지 못하므로, 현재의 HEVC 사양에서의 경우가 아니다. 픽처 C가 이러한 픽처가 아니면, 픽처 B는 디코딩된 후 즉시 출력될 수 있다. 하지만, 픽처 C가 실제로 1과 등가인 no_output_of_prior_pics_flag를 갖는 RAP 픽처이면, 픽처 B는, 픽처 C의 슬라이스 헤더가 디코딩될 때, 픽처 B가 "출력을 위해 필요한"으로서 마크되므로, 출력되지 않아야 한다.

[0031] HEVC에서의 픽처 출력 처리는 슬라이스 헤더가 파싱되고 no_output_of_prior_pics_flag가 중요 특징일 때 수행되므로, H.264/AVC에서 보다 현재의 HEVC 표준에서 더 높은 출력 지연이 있게 된다.

[0032] no_output_of_prior_pics_flag의 사용법의 정보는 JCTVC-K0030_v3의 페이지 75상의 섹션 7.4.7.1 및 페이지 26 상의 섹션 C.5.2에서 개시된다.

[0033] HEVC에서 RPS를 사용하는 장점은, 이것이 H.264/AVC 방법과 비교해서 매우 에러 허용(error resilient)적인 것이다. 또한, 시간적 확장성이 더 간단하다. HEVC 해결책이 갖는 문제점은, H.264/AVC와 비교해서 픽처 출력에 관한 추가적인 지연을 도입하는 것이다. H.264/AVC에서, 픽처는 픽처가 디코딩된 후에 출력될 수 있다. HEVC에서, 디코더는, 픽처가 출력될 때까지 파싱되는 다음 픽처의 슬라이스 헤더를 기다려야 한다. 이는 지연을 일으킨다.

[0034] 그러므로, 종래 기술 비디오 코딩의 단점 및 특히 종래 기술의 비디오 코딩에서 발생될 수 있는 지연 문제점을 해결할 필요가 있다.

발명의 내용

해결하려는 과제

[0035] 본 발명의 일반적인 목적은 비디오 시퀀스의 픽처의 개선된 디코딩 및 인코딩을 제공하는 것이다.

[0036] 본 발명의 특정 목적은 픽처에 대한 낮은 출력 지연을 가능하게 하는 그러한 디코딩 및 인코딩을 제공하는 것이다.

과제의 해결 수단

[0037] 이를 및 다른 목적들은 본 명세서에 개시된 실시예에 의해 충족된다.

[0038] 실시예의 측면은 디코더에 의해 수행된 방법과 관련된다. 본 방법은, 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼(DPB) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결

정하는 단계를 포함하여 구성된다. 또한, 본 방법은, 상기 수를 값 `sps_max_num_reordered_pics[HighestTid]`에 대해서 비교하는 단계를 포함하여 구성된다. 더욱이, 본 방법은, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하는 단계를 포함하여 구성된다. 또한, 픽처는, 상기 수가 상기 값보다 크면, 출력을 위해 필요하지 않는으로서 마킹된다.

[0039] 실시예의 관련된 측면은, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하도록 구성된 디코더를 규정한다. 또한, 디코더는, 상기 수를 값 `sps_max_num_reordered_pics[HighestTid]`에 대해서 비교하도록 구성된다. 더욱이, 디코더는, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하고, 상기 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다.

[0040] 실시예의 다른 관련된 측면은, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하기 위한 수 결정 모듈을 포함하여 구성되는 디코더를 규정한다. 또한, 디코더는, 상기 수를 값 `sps_max_num_reordered_pics[HighestTid]`에 대해서 비교하기 위한 비교 모듈을 포함하여 구성된다. 더욱이, 디코더는, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하기 위한 출력 모듈을 포함하여 구성된다. 추가적으로, 디코더는, 상기 수가 상기 값보다 크면, 상기 픽처를 출력을 위해 필요하지 않는으로서 마킹하기 위한 마킹 모듈을 포함하여 구성된다.

[0041] 실시예의 다른 측면은, 인코더에 의해 수행된 방법과 관련된다. 본 방법은, 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하는 단계를 포함하여 구성된다. 또한, 본 방법은, 상기 수를 값 `sps_max_num_reordered_pics[HighestTid]`에 대해서 비교하는 단계를 포함하여 구성된다. 더욱이, 본 방법은, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 단계를 포함하여 구성된다.

[0042] 실시예의 관련된 측면은, 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하도록 구성된 인코더를 규정한다. 인코더는, 상기 수를 값 `sps_max_num_reordered_pics[HighestTid]`에 대해서 비교하도록 구성된다. 더욱이, 인코더는, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다.

[0043] 실시예의 다른 관련된 측면은, 현재 픽처가 디코딩되고 디코딩된 픽처 버퍼 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하기 위한 수 결정 모듈을 포함하여 구성되는 인코더를 규정한다. 인코더는, 상기 수를 값 `sps_max_num_reordered_pics[HighestTid]`에 대해서 비교하기 위한 비교 모듈을 포함하여 구성된다. 더욱이, 인코더는, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하기 위한 마킹 유닛을 포함하여 구성된다.

[0044] 실시예의 또 다른 측면은, 디코더에 의해 수행된 방법과 관련된다. 본 방법은, 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하는 단계를 포함하여 구성된다. 또한, 본 방법은, 상기 파싱된 슬라이스 헤더에 기반해서 상기 현재 픽처에 대한 기준 픽처 세트(RPS)를 결정하는 단계를 포함하여 구성된다. 더욱이, 본 발명은, 상기 기준 픽처 세트 내에 존재하지 않는 상기 디코딩된 픽처 버퍼 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하는 단계를 포함하여 구성된다. 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하고, 출력을 위해 필요하지 않는으로서 마킹한다. 또한, 본 방법은, 상기 디코딩된 픽처 버퍼로부터, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엠프티하는 단계를 포함하여 구성된다. 더욱이, 본 방법은, 상기 현재 픽처를 디코딩하는 단계 및 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하는 단계를 포함하여 구성된다. 상기 수는 비디오 시퀀스의 픽처를 나타내는 비트스트림 내에 존재하는 적어도 하나의 신택스 엘리먼트로부터 도출된 값에 대해서 비교된다. 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하고, 출력을 위해 필요하지 않는으로서 마크한다. 실시예에 있어서, 픽처의 수를 결정하는 단계, 수를 비

교하는 단계, 픽처를 출력 및 픽처를 마킹하는 단계는, 현재 픽처의 디코딩 후에, 수행된다.

[0045] 실시예의 관련된 측면은, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하고, 상기 파싱된 슬라이스 헤더에 기반해서 상기 현재 픽처에 대한 기준 픽처 세트(RPS)를 결정하도록 구성된 디코더를 규정한다. 또한, 디코더는, 상기 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 구성된다. 또한, 디코더는, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하고, 상기 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 추가적으로, 디코더는, 상기 디코딩된 픽처 버퍼로부터, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엠프티하도록 구성된다. 이 실시예에서, 디코더는, 또한, 상기 현재 픽처를 디코딩하도록 구성된다. 더욱이, 디코더는, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하도록 구성된다. 추가적으로, 디코더는, 상기 수를 상기 비트스트림 내에 존재하는 적어도 하나의 선택스 엘리먼트로부터 도출된 값에 대해서 비교하도록 구성된다. 이 실시예에서, 디코더는, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하도록 더 구성된다. 디코더는, 바람직하게는, 상기 현재 픽처를 디코딩한 후에, 픽처의 상기 수를 결정, 상기 수를 비교, 상기 픽처를 출력 및 상기 픽처를 마크하도록 구성된다.

[0046] 실시예의 다른 관련된 측면은, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하기 위한 파싱 모듈을 포함하여 구성되는 디코더를 규정한다. 또한, 디코더는, 상기 파싱된 슬라이스 헤더에 기반해서 상기 현재 픽처에 대한 기준 픽처 세트(RPS)를 결정하기 위한 기준 픽처 세트 결정 모듈을 포함하여 구성된다. 또한, 디코더는, 상기 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하기 위한 마킹 모듈과, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하기 위한 출력 모듈을 포함하여 구성된다. 상기 마킹 모듈은 상기 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 더 마킹한다. 또한, 디코더는, 상기 디코딩된 픽처 버퍼로부터, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엠프티하기 위한 엠프티 모듈을 포함하여 구성된다. 또한, 디코더는, 상기 현재 픽처를 디코딩하기 위한 디코딩 모듈을 포함하여 구성된다. 또한, 디코더는, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하기 위한 수 결정 모듈과, 상기 수를 상기 비트스트림 내에 존재하는 적어도 하나의 선택스 엘리먼트로부터 도출된 값에 대해서 비교하기 위한 비교 모듈을 포함하여 구성된다. 이 실시예에서, 상기 출력 모듈은, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 더 출력한다. 상기 마킹 모듈은, 상기 수가 상기 값보다 크면, 출력을 위해 필요하지 않는으로서 상기 픽처를 더 마킹한다. 이 실시예에서, 상기 디코딩 모듈이 상기 현재 픽처를 디코딩한 후에, 상기 수 결정 모듈은 픽처의 상기 수를 결정하고, 상기 비교 모듈은 상기 수를 비교하며, 상기 출력 모듈은 상기 픽처를 출력하고, 상기 마킹 모듈은 상기 픽처를 마킹한다.

[0047] 실시예의 또 다른 측면은, 인코더에 의해 수행된 방법과 관련된다. 본 방법은, 비디오 시퀀스의 현재 픽처에 대해서 기준 픽처 세트(RPS) 내에 존재하지 않는 디코딩된 픽처 버퍼 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하는 단계와, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 단계를 포함하여 구성된다. 또한, 본 방법은, 상기 디코딩된 픽처 버퍼로부터, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엠프티하는 단계를 포함하여 구성된다. 또한, 본 방법은, 상기 현재 픽처를 디코딩하는 단계를 포함하여 구성된다. 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수가 결정되고, 적어도 하나의 규정된 선택스 엘리먼트로부터 도출된 값에 대해서 비교된다. 또한, 본 방법은, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 단계를 포함하여 구성된다. 바람직한 실시예에서, 픽처의 상기 수를 결정하는 단계, 상기 수를 비교하는 단계 및 상기 픽처를 마킹하는 단계가 상기 현재 픽처를 디코딩하는 단계 후에 수행된다.

[0048] 실시예의 관련된 측면은, 비디오 시퀀스의 현재 픽처에 대해서 기준 픽처 세트(RPS) 내에 존재하지 않는 디코딩된 픽처 버퍼 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하도록 구성된 인코더를 규정한다. 또한, 본 인코더는, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하며, 상기 디코딩된 픽처 버퍼로부터, 상기 디코딩된 픽처

버퍼 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 업프티하도록 구성된다. 또한, 본 인코더는, 상기 현재 픽처를 디코딩하도록 구성된다. 추가적으로, 본 인코더는, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하고, 상기 수를 적어도 하나의 규정된 신택스 엘리먼트로부터 도출된 값에 대해서 비교하도록 구성된다. 또한, 본 인코더는, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 바람직한 실시예에 있어서, 상기 인코더는, 상기 현재 픽처를 디코딩한 후에, 픽처의 상기 수를 결정, 상기 수를 비교 및 상기 픽처의 마크를 수행한다.

[0049] 실시예의 다른 관련된 측면은, 비디오 시퀀스의 현재 픽처에 대해서 기준 픽처 세트 내에 존재하지 않는 디코딩된 픽처 버퍼 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하고, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 마킹 모듈을 포함하여 구성되는 인코더를 규정한다. 또한, 본 인코더는, 상기 디코딩된 픽처 버퍼로부터, 상기 디코딩된 픽처 버퍼 내의 상기 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 업프티하는 업프티 모듈을 포함하여 구성된다. 또한, 본 인코더는, 상기 현재 픽처를 디코딩하는 디코딩 모듈을 포함하여 구성된다. 또한, 본 인코더는, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 픽처의 수를 결정하는 수 결정 모듈과, 상기 수를 적어도 하나의 규정된 신택스 엘리먼트로부터 도출된 값에 대해서 비교하는 비교 모듈을 포함하여 구성된다. 상기 마킹 모듈은, 상기 수가 상기 값보다 크면, 출력을 위해 필요한으로서 마크된 상기 디코딩된 픽처 버퍼 내의 상기 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 더 마킹한다. 바람직한 실시예에서, 상기 디코딩 모듈이 상기 현재 픽처를 디코딩한 후에, 픽처의 상기 수를 결정하는 상기 수 결정 모듈, 상기 수를 비교하는 상기 비교 모듈 및 상기 픽처를 마킹하는 상기 마킹 모듈이 수행된다.

[0050] 실시예의 또 다른 측면은 상기에 따른 디코더 및/또는 상기에 따른 인코더를 포함하여 구성되는 모바일 단말 및, 상기에 따른 디코더 및/또는 상기에 따른 인코더를 포함하여 구성되는 네트워크 노드와 관련된다.

발명의 효과

[0051] 상기 구성에 의하면, 개선된 비디오 시퀀스의 픽처의 디코딩 및 인코딩이 제공된다.

도면의 간단한 설명

[0052] 본 실시예는, 상세한 설명 및 첨부 도면을 참조해서, 그 또 다른 목적 및 장점과 함께 최상으로 이해될 수 있으며:

도 1은 H.264/AVC 디코더의 개략적인 개관이고;

도 2는 일례의 멀티-계층 비디오 시퀀스에 대한 출력 및 디코딩 순서를 도시하며;

도 3은 H.264/AVC의 단순화된 디코딩 흐름도이고;

도 4는 일례의 멀티-계층 비디오 시퀀스에 대한 출력 및 디코딩 순서를 도시하며;

도 5는 HEVC의 단순화된 디코딩 흐름도이고;

도 6은 일례의 멀티-계층 비디오 시퀀스에 대한 출력 및 디코딩 순서 및 시간적 계층을 도시하며;

도 7은 일례의 비디오 시퀀스에 대한 출력 및 디코딩 순서를 도시하고;

도 8은 실시예에 따라 디코더에 의해 수행된 방법의 흐름도;

도 9는 도 8의 방법의 추가적인, 옵션의 단계의 흐름도;

도 10은 도 8의 방법의 추가적인, 옵션의 단계의 흐름도;

도 11은 다른 실시예에 따라 디코더에 의해 수행된 방법의 흐름도;

도 12는 도 9 또는 11의 방법의 추가적인, 옵션의 단계의 흐름도;

도 13은 도 8 또는 11의 방법의 추가적인, 옵션의 단계의 흐름도;

도 14는 실시예의 단순화된 디코딩 흐름도;
 도 15는 다른 실시예의 단순화된 디코딩 흐름도;
 도 16은 실시예에 따른 디코더의 개략적인 블록도;
 도 17은 다른 실시예에 따른 디코더의 개략적인 블록도;
 도 18은 또 다른 실시예에 따른 디코더의 개략적인 블록도;
 도 19는 또 다른 실시예에 따른 디코더의 개략적인 블록도;
 도 20은 또 다른 실시예에 따른 디코더의 개략적인 블록도;
 도 21은 실시예에 따른 인코더에 의해 수행된 방법의 흐름도;
 도 22는 다른 실시예에 따른 인코더에 의해 수행된 방법의 흐름도;
 도 23은 실시예에 따른 인코더의 개략적인 블록도;
 도 24는 다른 실시예에 따른 인코더의 개략적인 블록도;
 도 25는 또 다른 실시예에 따른 인코더의 개략적인 블록도;
 도 26은 또 다른 실시예에 따른 인코더의 개략적인 블록도;
 도 27은 또 다른 실시예에 따른 인코더의 개략적인 블록도;
 도 28은 실시예에 따른 모바일 단말의 개략적인 블록도;
 도 29는 실시예에 따른 네트워크 노드의 개략적인 블록도;
 도 30은 일례의 멀티-계층 비디오 시퀀스에 대한 출력 및 디코딩 순서를 도시한다.

발명을 실시하기 위한 구체적인 내용

[0053]

도면을 통해서, 동일한 참조 번호가 유사한 또는 대응하는 엘리먼트에 대해서 사용된다.

[0054]

본 발명 실시예는 일반적으로 픽처의 디코딩 및 인코딩과 관련되고, 특히 디코딩 및 인코딩 픽처와 관련해서 디코딩된 픽처 버퍼로부터 픽처를 출력 또는 범평하는 것과 관련된다. 본 실시예는, 이에 의해 출력 지연의 감소를 가능하게 하고, 종래 기술 해결책의 상태보다 픽처의 더 빠른 출력을 허용한다.

[0055]

일반적인 실시예에서, 픽처가 디코딩될 때, 디코더 또는 인코더(또한, 픽처 디코딩이 이전에 인코딩된 픽처로부터 재구성된 기준 픽처를 획득하기 위해서 인코딩 동안 수행된다)는 출력을 위해 필요한으로서 마크된 디코딩된 픽처 버퍼(DPB) 내의 픽처의 수를 결정하고, 그 수를 비트스트림 내의 신팩스 엘리먼트로부터 도출된 값에 대해서 비교한다. 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신팩스 엘리먼트로부터 도출된 값보다 크면, 수정된 출력 처리가 수행되거나, 출력 순서로 제1픽처인, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처들 중의 픽처가 출력되어, 픽처 출력 처리 #2로 나타내고, 출력을 위해 필요하지 않는으로서 마크된다.

[0056]

다양한 특정 실행 실시예 및 측면들이 이제 디코딩 측면으로 시작해서 그 다음 인코딩 측으로 계속해서 더 상세히 기술된다.

[0057]

출력을 위해 필요한으로서 마크된 것은, 본 명세서에서 픽처가 디스플레이 또는 스토리지에 대해서와 같이 출력되기 위해 대기하는 것을 의미한다. 대응해서, 출력을 위해 필요하지 않는으로서 마크된 것은, 본 명세서에서 픽처가 출력하기 위해 기다리지 않고, 예를 들어, 이미 출력되었을 수 있는 것을 의미한다. 대응해서, 기준용으로 사용되는으로서 마크된 것은, 다른 픽처가 디코딩될 때, 픽처가 예측을 위해 사용되는 것을 의미한다. 기준용으로 사용되지 않는으로서 마크된 것은, 픽처가 후속하는 픽처에 의한 기준 또는 예측을 위해 사용될 수 없는 것을 의미한다. 상기 언급된 바와 같은 마킹은, 문자 그대로 라벨 "출력을 위해 필요한", "출력을 위해 필요하지 않는", "기준용으로 사용되는" 또는 "기준용으로 사용되지 않는"으로 픽처를 마킹하는 것으로 해석되어서는 안 된다. 오히려, 마킹은, 출력되어야/출력되지 않아야 하는 및 기준 픽처로서 사용/사용되지 않을 수 있는 몇몇 방식으로 픽처가 식별되는 것으로 해석되어야 한다. 마킹은 다양한 실시예로 실행될 수 있다. 예를 들어, 픽처는 출력되어야 하는 또는 출력되지 않아야 하는 픽처 또는 기준 픽처로서 사용될 수 있는 또는 기준

픽처로서 사용되지 않아야 하는 픽처에 대해서 전용인 DPB의 특정 부분 내에 기억될 수 있다. 한편, 픽처는 출력을 위해 필요한 대, 출력을 위해 필요하지 않는 및 기준용으로 사용되는 대, 기준용으로 사용되지 않는으로서 픽처를 식별하는 플래그 또는 다른 코드워드로 태그되거나 또는 그렇지 않으면 연관될 수 있다. 플래그 실행의 경우, 플래그는 대안 중 하나를 가리키기 위해서 제1값(0_{bin} 또는 1_{bin})을 갖고, 그 다음 다른 대안을 가리키기 위해서 제2값(1_{bin} 또는 0_{bin})을 가질 수 있다. 예를 들어, 제1플래그는 픽처의 출력에 관해서 사용될 수 있고, 제2플래그는 기준에 관해서 사용될 수 있다.

[0058] 그러므로, 일반적인 측면은 디코더에 의해 수행된 방법과 관련된다. 이 방법에 있어서 디코더는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하고, 그 수를 비트스트림 내의 신택스 엘리먼트로부터 도출된 값에 대해서 비교한다. 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신택스 엘리먼트로부터 도출된 값보다 크면, 수정된 출력 처리가 수행되거나 또는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처들 중의 픽처가, 출력 순서로 제1픽처로 출력되어, 픽처 출력 처리 #2로 나타내며, 출력을 위해 필요하지 않는으로서 마크된다.

[0059] 바람직하게는, 이 일반적인 측면은 본 명세서에서 H.265 컴플라이언트 디코더로서도 언급되는 HEVC 컴플라이언트 디코더에서 실행된다. 이 경우, 실행 실시예는 HEVC 컴플라이언트 디코더에 의해 수행된 방법과 관련되고 다음의 단계들을 포함하여 구성된다. HEVC 컴플라이언트 디코더는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 수를 결정한다. 또한, HEVC 컴플라이언트 디코더는 그 수를 비디오 시퀀스의 픽처를 나타내는 비트스트림 내에 존재하는 적어도 하나의 신택스 엘리먼트로부터 도출된 값에 대해서 비교한다. HEVC 컴플라이언트 디코더는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 더 출력한다. 더욱이, HEVC 컴플라이언트 디코더는, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 출력된 픽처를 마크한다.

[0060] 도 8은 실시예에 따라 디코더에 의해 수행된 방법의 흐름도이다. 방법은, 단계 S1에서, 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, 출력을 위해 필요한으로서 마크된, DPB 내의 픽처 수를 결정하는 단계를 포함하여 구성된다. 다음 단계 S2는 이 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하는 단계를 포함하여 구성된다. 수가 값보다 크면, 방법은 단계 S3으로 계속된다. 이 단계 S3은, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하는 단계를 포함하여 구성된다. 단계 S3에서 출력된 픽처는, 그 다음 단계 S4에서 출력을 위해 필요하지 않는으로서 마크된다. 그러므로, 이 단계 S4는 수가 값보다 크면, 수행된다.

[0061] 이 실시예에서, sps_max_num_reordered_pics[HighestTid]은 비디오 시퀀스의 픽처를 나타내는 비트스트림 내에 존재하는 적어도 하나의 신택스 엘리먼트로부터 도출된 값의 바람직한 표현으로서 사용된다. 더욱이, HighestTid는 비디오 시퀀스의 디코더에 의해 디코딩된 가장 높은 계층을 특정한다. 그러므로, HighestTid는, 비디오 시퀀스가 하나 이상의 시간적 계층을 포함하여 구성되면, 가장 높은 시간적 서브-계층을 가리키고, 비디오 시퀀스가 대신 하나 이상의 공간적 계층, 품질 계층 등과 같은 다른 타입의 계층을 포함하여 구성되면, 가장 높은 디코딩된 계층을 가리킨다.

[0062] 실시예에 있어서, sps_max_num_reordered_pics[i]는 HighestTid가 i와 동일 때 디코딩 순서로 코딩된 비디오 시퀀스 내의 소정의 픽처에 선행할 수 있고 출력 순서로 픽처를 따르는 최대 허용된 수의 픽처를 가리킨다. max_num_reordered_pics[i]의 접두어 sps는 신택스 엘리먼트가 바람직하게는 비트스트림의 시퀀스 파라미터 세트(SPS) 내에 존재하는 것을 가리킨다.

[0063] 따라서, 이 실시예에서는 비트스트림 내의 계층 당 도출된 하나의 값이 있을 수 있고, 단계 S2에서 수행된 비교에서 사용하기 위한 값은 비디오 시퀀스의 디코더에 의해 실제로 디코딩된 가장 높은 계층에 대해서 도출된 값이다. 이 가장 높은 디코딩된 계층은, 신택스 엘리먼트가 비디오 파라미터 세트(VPS) 또는 SPS로부터 검색되는지에 의존해서, vps_max_sub_layers_minus1 또는 sps_max_sub_layers_minus1과 같은 max_sub_layers_minus1 신택스 엘리먼트에 의해 특정됨에 따라 비디오 시퀀스 내의 최대 수의 계층 이하가 될 수 있다.

[0064] 그러므로, 특정 실시예에서 비디오 시퀀스는, 픽처의 다수의, 예를 들어 적어도 2개의, 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이다. 그 다음 바람직하게는, 다수의 계층의 각각의 계층은 각각의 값을 규정하는 연관된 신택스 엘리먼트를 갖는다. 그 다음, 단계 S2의 비교에서 사용된 값은, 이 실시예에서, 다수의 계층의 디코더에 의해 디코딩된 가장 높은 계층과 연관된 신택스 엘리먼트로부터 획득된 값이다.

[0065] 특정 실시예에서, sps_max_num_reordered_pics[i]는, 계층 i와 비교함에 따라, 디코딩 순서로 픽처에 선행하고

출력 순서로 픽처를 뒤따르는 동일한 또는 더 낮은 시간적 계층과 같은, 동일한 또는 더 낮은 계층 내의 최대 허용된 수의 픽처를 가리킨다.

[0066] 실시예에 있어서, 단계 S2의 비교에서 결정됨에 따라, 수가 값보다 크지 않으면, 방법은 바람직하게는 종료되고 픽처는 출력 또는 마크되지 않는다. 따라서, 이 경우, 단계 S3 및 S4는 생략되고 수행되지 않는다, 우측 해칭된 라인 참조.

[0067] 실시예에 있어서, 단계 S2-S4는 현재 픽처가 디코딩되고 DPB 내에 기억된 후에만 수행될 수 있다. 한편, 단계 S2-S4에 의해 형성된 루프는, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 값 sps_max_num_reorder_pics[HighestTid]보다 더 이상 크지 않을 때까지 수행될 수 있다, 좌측 해칭된 라인 참조. 단계 S2-S4의 루프가 수행될 때마다, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수는 출력을 위해 필요하지 않는으로서, 단계 S3의 픽처 출력의, 단계 S4의 마킹을 통해, 하나 감소된다. 이는, 단계 S3 또는 S4 이, 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, number ≤ sps_max_num_reorder_pics[HighestTid]이면 제로 회; number=sps_max_num_reorder_pics[HighestTid]+1이면 1회; 또는 number>sps_max_num_reorder_pics[HighestTid]+1이면 1회 이상, 예를 들어 number=sps_max_num_reorder_pics[HighestTid]+n이면 n회 수행될 수 있는 것을 의미한다. 단계 S2의 비교가, 수가 값 sps_max_num_reorder_pics[HighestTid]보다 더 이상 크지 않는 것을 결정하면, 방법은 종료한다.

[0068] 단계 S1의 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수의 결정은, 바람직하게는 현재 픽처가 디코딩되고 DPB 내에 기억된 후에 수행된다.

[0069] 바람직하게는, 상기 개시되고 도 8에 도시된 방법은, 디코딩되고 DPB 내에 기억된 비디오 시퀀스의 각각의 픽처에 대해서 1회 수행된다. 따라서, 방법은, 바람직하게는, 예를 들어 픽처의 마지막 디코딩 유닛이 디코딩되고 현재 디코딩된 픽처가 DPB 내의, 예를 들어 픽처 슬롯인 엠프티 픽처 스토리지 버퍼 내에 기억된 후, 즉시 현재 픽처가 디코딩된 것으로 고려되면, 수행된다.

[0070] 도 9는 도 8의 방법의 추가적인, 옵션의 단계의 흐름도이다. 이 방법은 단계 S10에서 시작되는데, 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하는 단계를 포함하여 구성된다. 다음 단계 S11은 파싱된 슬라이스 헤더에 기반해서 현재 픽처에 대한 기준 픽처 세트(RPS)를 결정한다. RPS 내에 존재하지 않는 DPB 내의 모든 픽처는 단계 S12에서 기준용으로 사용되지 않는으로서 마크된다. 다음 단계 S13은, DPB 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은, 예를 들어 하나 이상의, 픽처를 출력하는 단계를 포함하여 구성된다. 또한, 이 단계 S13는, 출력을 위해 필요하지 않는으로서 출력된 제로, 하나의 또는 많은 픽처를 마킹하는 단계를 포함하여 구성된다. 단계 S14는, DPB로부터, DPB 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엠프티 또는 제거하는 단계를 포함하여 구성된다. 그 다음, 현재 픽처는 단계 S15에서 디코딩된다. 그 다음, 방법은 도 8의 단계 S1으로 계속된다. 그러므로, 이 실시예에서, 단계 S1의 픽처의 수를 결정하는 단계, 단계 S2의 수를 비교하는 단계, 단계 S3의 픽처를 출력하는 단계 및 단계 S4의 픽처를 마킹하는 단계는 단계 S15의 현재 픽처의 디코딩 후에 수행된다.

[0071] 단계 S15의 현재 픽처의 디코딩에 부가해서, 이 단계는, 바람직하게는, 또한, 현재 픽처를 기준용으로 사용되는으로서 마킹하는 단계 또는 옵션의 실시예에서 현재 픽처를 단기간 기준용으로 사용되는으로서 마킹하는 단계를 포함하여 구성된다. 또한, 바람직하게는, 현재 픽처는, 단계 S10에서 획득된 변수 PicOutFlag의 값에 따라, 출력을 위해 필요한 또는 출력을 위해 필요하지 않는으로서 마크된다.

[0072] 일반적으로, 코딩된 비디오 시퀀스, 예를 들어 비트스트림은, 네트워크 관념 계층(NAL) 유닛을 포함하여 구성된다. 근본적으로, 하나의 NAL 유닛은 그 슬라이스에 대한 제어 정보 및 비디오 패이로드 데이터를 포함하는 대응하는 슬라이스 헤더를 갖는 슬라이스를 포함하여 구성되고 또는 NAL 유닛은 VPS, SPS 및 픽처 파라미터 세트(PPS)와 같은 파라미터 세트를 포함하여 구성된다. 파라미터 세트는 제어 정보를 포함하여 구성된다. 비디오 시퀀스의 픽처는 단일 슬라이스 또는 다수의 슬라이스로 이루어질 수 있다. 이에 의해, 도 9의 단계 S10은 픽처의 슬라이스를 포함하여 구성되는 NAL 유닛의 슬라이스 헤더 부분을 파싱하는 단계를 포함하여 구성된다. 픽처가 다수의 슬라이스를 포함하여 구성되고 이에 의해 각 슬라이스 헤더를 포함하여 구성되는 다수의 NAL 유닛 중에 분산되면, 단계 S10은 바람직하게는 픽처의 각각의 슬라이스에 대해서 수행된다. 그런데, 단계 S11 내지 S14는, 바람직하게는 픽처 내의 슬라이스 중 하나, 전형적으로 픽처 내의 제1슬라이스에 대해서만 수행될 수 있다.

[0073] 단계 S10에서 파싱된 슬라이스 헤더는 디코더가 RPS를 생성할 수 있는 정보를 포함하여 구성된다. RPS는 현재

픽처와 연관되고 디코딩 순서로 현재 픽처에 우선하고, 디코딩 순서로 현재 픽처를 뒤따르는 비디오 시퀀스 내의 현재 픽처 또는 소정의 픽처의 기준, 예를 들어 인터 예측을 위해 사용될 수 있는 모든 기준 픽처로 이루어지는 기준 픽처의 세트이다.

[0074] 단계 S10에서 획득되고 단계 S11에서 RPS를 결정하기 위해 사용된 정보는, 예를 들어, 현재의 슬라이스에 적용 가능한 SPS와 같은 파라미터 세트 내에 포함된 RPS 선택스 구조에 대한 식별자를 포함하여 구성될 수 있다. HEVC에 대해서 적용가능한 일례의 이러한 식별자는 short_term_ref_pic_set_idx이다. 그 다음, 파라미터 세트는 SPS 내에 포함된 short_term_ref_pic_set() 선택스 엘리먼트의 수를 규정하는 num_short_term_ref_pic_sets와 같은 하나 이상의 RPS를 규정하는 선택스 엘리먼트를 포함하여 구성되며, 여기서 short_term_ref_pic_set() 선택스 엘리먼트는 현재 픽처에 대한 후보 RPS를 규정한다.

[0075] 한편, 단계 S10에서 획득된 정보는 단계 S11에서 RPS를 결정하기 위해 직접 사용될 수 있다. 이 정보는, 예를 들어, short_term_ref_pic_set() 선택스 엘리먼트를 포함하여 구성되며, 여기서 short_term_ref_pic_set() 선택스 엘리먼트는 현재 픽처의 RPS를 규정한다.

[0076] RPS를 결정하는 더 많은 정보가 WO 2013/002700 및 JCTVC-J1003_d7 내의 섹션 7.3.2.2, 7.3.5.1, 7.3.5.2, 7.4.2.2, 7.4.5.1, 7.4.5.2 및 8.3.2, 고효율 비디오 코딩(HEVC) 텍스트 사양 드라프트 8, B. Bross et al., JCT-VC of ITU-T SG16 WP3 및 ISO/IEC JTC1/SC29/WG11 10th Meeting, Stockholm, 11-20 July 2012에서 발견할 수 있다.

[0077] RPS는, 상기된 바와 같이, 예를 들어 현재 픽처를 디코딩할 때 및/또는 디코딩 순서로 현재 픽처를 뒤따르는 픽처를 디코딩할 때 기준 픽처로서 사용하기 위해 이용가능한 DPB 내에 유지되는 비디오 시퀀스의 픽처를 특정한다. 이는, DPB 내에 기억되지만 RPS 내에 리스트되지 않은 소정의 기준 픽처가 더 이상 기준 픽처로서 사용되지 않게 되는 것을 의미한다. 그러므로, 이에 의해, 단계 S12는 DPB 내지만 RPS 내에서 식별되지 않는 이러한 픽처를 기준용으로 사용되지 않는으로서 마킹하는 단계를 포함하여 구성된다.

[0078] 단계 S13의 픽처의 출력은, 출력을 위해 필요한으로서 마크된 하나의 픽처를 출력하거나, 출력을 위해 필요한으로서 마크된 하나 이상의 픽처를 출력하거나 또는 실제로 전혀 소정의 픽처를 출력하지 않는 단계를 포함하여 구성될 수 있다. 단계 S13에서 출력된 소정의 픽처는 출력 순서에 따라 출력되는데, 바람직하게는 픽처 순서 카운트(POC)의 가장 작은 값의 순서로 출력된다.

[0079] 그 다음, 단계 S13에서 출력된 소정의 픽처는, 그 픽처는 출력되었으므로, 출력을 위해 필요하지 않는으로서 마크된다. 제로 픽처가 출력되면, 물론 이 단계 S13에서 마킹은 수행되지 않는다.

[0080] 기준용으로 사용되지 않고 출력을 위해 필요하지 않는으로서 마크된 픽처는 기준 픽처로서 또는 출력을 위해서 더 이상 필요하지 않게 된다. 따라서, 단계 S14는 소정의 이러한 마크된 픽처를 DPB로부터 엠프티 또는 제거하여, 이에 의해 DPB 내의, 예를 들어 픽처 슬롯인 픽처 스토리지 버퍼를 브리(free)로 한다.

[0081] 현재 픽처의 디코딩은 HEVC/H.265 표준에서 특정된 바와 같은 픽처 디코딩의 널리 공지된 방법에 따라 수행된다. 그러므로, 단계 S35의 디코딩은, 전형적으로 기준 픽처로서 DPB 내에 기억된 하나 이상의 이전에 디코딩된 픽처의 화소 값을 사용해서 현재 픽처 내의 화소 또는 샘플의 화소 값을 생성하는 단계를 수반한다.

[0082] 도 9에 나타낸 바와 같은 실시예에 있어서, 도 8에 나타내고 단계 S1-S4를 포함하여 구성되는 방법은 추가적인 또는 또 다른 픽처 출력 처리로서 간주될 수 있는데, 이는 상기에서 픽처 출력 처리 #2로서 언급되었다. 이에 의해, 이 실시예는, 단계 S15에서 현재 픽처가 디코딩된 후에도, 비트스트림 내의 다음 픽처의 처리의 시작에 우선해서, 예를 들어 디코딩 순서로 다음 픽처에 대한 단계 S10의 수행에 우선해서, 단계 S3의 픽처의 출력이 가능하다.

[0083] 도 14는 이 실시예를 요약한다. 그러므로, 하나의 실시예에 있어서는, 추가적인 픽처 출력 처리 단계가 픽처의 더 빠른 출력을 허용하기 위해서 픽처 디코딩 후에 부가된다, 도 14 참조. 디코더 방법 및/또는 디코더는 실시예에 따라 다음 순서의 단계를 포함 또는 수행하도록 구성될 수 있다:

[0084] 1. 픽처 P의 제1슬라이스 헤더의, RPS를 포함하는, 슬라이스 헤더가 형성된다.

[0085] 2. 픽처 마킹 처리가 수행된다, 예를 들어 픽처는 슬라이스 헤더로부터의 RPS에 의해 기준용으로 사용되지 않는으로 마크될 수 있다.

[0086] 3. 어떤 픽처가 출력될 수 있는 픽처 출력 처리가 수행된다.

- [0087] 4. 픽처 P가 디코딩된다.
- [0088] 5. 픽처 P가 디코딩된 후에, 디코더가 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하고, 수를 비트스트림 내의 sps_max_num_reorder_pics[HighestTid]로 예시된 신택스 엘리먼트로부터 도출된 값에 대해서 비교한다.
- [0089] 6. 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신택스 엘리먼트로부터 도출된 값보다 크면, 출력 순서로 제1픽처인, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처들 중의 픽처가 출력되고, 출력을 위해 필요하지 않는으로서 마크된다. 따라서, 실시예에 따라 픽처 출력 처리 #2가 도입된다.
- [0090] 7. 다음 픽처 Q는 픽처 Q에 대해서 상기 단계 1-6을 반복함으로써 디코딩된다.
- [0091] 또한, 도 8에 개시된 바와 같은 방법은, HEVC에 대해서와 같이, 수정된 출력 처리의 부분으로서 수행될 수 있다. 이 접근에 있어서, 현존하는 픽처 출력 처리 단계는 픽처의 더 빠른 출력을 허용하기 위해서 수정된다.
- [0092] 수정은 배경 섹션에서 논의된 바와 같이, no_output_of_prior_pics_flag으로 문제점에 대한 해결책을 제공한다. 해결책은 상기 논의된 실시예와 유사하지만 추가적인 출력 처리를 부가하는 대신 no_output_of_prior_pics_flag 가 1과 등가일 때, 현존하는 HEVC 출력 처리가 수정되는 변경을 갖는다.
- [0093] 도 10은 상기된 실시예를 실행할 때 도 8의 방법의 추가적인, 옵션의 단계의 흐름도이다. 단계 S20은, no_output_of_prior_pics_flag 플래그의 값이 획득하기 위해서 비디오 시퀀스의, 본 기술 분야에서 인트라 랜덤 액세스 포인트(IRAP) 픽처로서도 언급되는, 랜덤 액세스 픽처(RAP)의 슬라이스 헤더를 파싱하는 단계를 포함하여 구성된다. no_output_of_prior_pics_flag 플래그의 값이 1이면, 방법은 도 8의 단계 S1로 계속된다. 그러므로, 이 실시예에서, 단계 S1의 수를 결정하는 단계, 단계 S2의 수를 비교하는 단계, 단계 S3의 픽처를 출력하는 단계 및 단계 S4의 픽처를 마킹하는 단계는, no_output_of_prior_pics_flag의 값이 1이면 수행된다.
- [0094] 대응해서, no_output_of_prior_pics_flag의 값이 제로(0)이면, 방법은 종료되고 수정된 출력 처리는 수행되지 않는다.
- [0095] 이 실시예가 HEVC에 적용될 때, 본 방법은 바람직하게는 단계 S20에서 파싱된 슬라이스 헤더에 기반해서 랜덤 액세스 픽처에 대해서 RPS를 결정하는 추가적인 단계를 포함하여 구성된다(도 9의 단계 S11과 비교해서). 본 방법은, 또한, 기준용으로 사용되지 않는으로서 RPS 내에서 리스트되지 않은 DPB 내의 모든 픽처를 마킹하는 단계를 포함하여 구성된다(도 9의 단계 S12와 비교). 랜덤 액세스 픽처는 디코딩된다(도 9의 단계 S15와 비교). 이 실시예에서, 단계 S1의 수를 결정하는 단계, 단계 S2의 수를 비교하는 단계, 단계 S3의 픽처를 출력하는 단계 및 단계 S4의 픽처를 마킹하는 단계는, RPS 내에서 리스트되지 않지만 랜덤 액세스 픽처를 디코딩에 우선해서 픽처를 마킹한 후에 수행된다.
- [0096] 도 15는 이 실시예의 단순화된 디코딩 흐름도이다. 디코더 방법 및/또는 디코더는 실시예에 따라 다음 순서의 단계를 포함 또는 수행하도록 구성될 수 있다:
- 1) 픽처 P의 제1슬라이스 헤더 슬라이스 헤더가 파싱된다.
 - 2) 픽처 마킹 처리가 수행된다.
 - 3) 어떤 픽처가 출력될 수 있는 픽처 출력 처리가 수행된다. 픽처 출력 처리가 수정되어, no_output_of_prior_pics_flag가 1과 등가이면, 다음을 적용한다:
- [0100] a. 디코더가 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하고, 그 수를 비트스트림 내의 신택스 엘리먼트로부터 도출된 값에 대해서 비교한다.
- [0101] b. 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신택스 엘리먼트로부터 도출된 값보다 크면, 출력 순서로 제1인, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처들 중의 픽처가 출력되고, 출력을 위해 필요하지 않는으로서 마크된다.
- [0102] c. 출력을 위해 필요한으로서 마크된 DPB 내의 모든 나머지 픽처가 출력을 위해 필요하지 않는으로서 마크된다. 이들은 출력되지 않는다.
- [0103] 4) 픽처 P가 디코딩된다.
- [0104] 도 11은 다른 실시예에 따른 디코더에 의해 수행된 방법의 흐름도이다. 본 방법은, 단계 S30의 비디오 시퀀스

의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하는 단계를 포함하여 구성된다. RPS은 단계 S31에서 파싱된 슬라이스 헤더에 기반해서 현재 픽처에 대해서 결정된다. 뒤따르는 단계 S32는 RPS 내에 존재하지 않는 DPB 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하는 단계를 포함하여 구성된다. 단계 S33에서, DPB 내의 픽처의, 출력을 위해 필요한으로서 마크된 제로, 하나의 또는 많은 픽처가 출력되고, 출력을 위해 필요하지 않는으로서 마크된다. 뒤따르는 단계 S34는, DPB로부터, DPB 내에서 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엠프티 또는 제거하는 단계를 포함하여 구성된다. 그 다음, 현재 픽처는 S35에서 디코딩된다.

[0105] 이들 단계 S30 내지 S35는 근본적으로 상기에서 논의되고 도 9에 도시된 단계 S10-S15에 대응한다.

[0106] 그 다음, 방법은 단계 S36으로 계속되는데, 이 단계는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하는 단계를 포함하여 구성된다. 이 수는 단계 S37에서 비디오 시퀀스의 픽처를 나타내는 비트스트림 내에 존재하는 적어도 하나의 십택스 엘리먼트로부터 도출된 값에 대해서 비교된다. 수가 값보다 크면, 본 방법은 단계 S38 및 S39로 계속된다. 단계 S38은 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하는 단계를 포함하여 구성된다. 단계 S39는 단계 S38에서 출력된 픽처를, 출력을 위해 필요하지 않는으로서 마킹하는 단계를 포함하여 구성된다.

[0107] 이 실시예에서, 단계 S36에서의 픽처의 수를 결정하는 단계, 단계 S37에서의 수를 비교하는 단계, 단계 S38에서의 픽처를 출력하는 단계 및 단계 S39에서의 픽처를 마킹하는 단계는, S35의 현재 픽처의 디코딩 후에 단계 수행된다.

[0108] 단계 S36 내지 S39는 상기 논의되고 도 8에 나타낸 단계 S1 내지 S4에 대응하지만, S37에서 결정된 수에 대해서 비교되는 값이 반듯이 sps_max_num_reordered_pics[HighestTid]를 가져야 할 필요가 없지만, 대신 비트스트림 내에 존재하는 다른 십택스 엘리먼트(들)로부터 도출된 값이 될 수 있는 차이점이 있는데, 이는 이하에 더 논의된다.

[0109] 실시예에 있어서, 단계 S37의 비교에서 결정됨에 따라, 수가 값보다 크지 않으면, 본 방법은 바람직하게는 종료되고 픽처는 출력 또는 마크되지 않는다. 따라서, 이 경우, 단계 S38 및 S39는 생략되고 수행되지 않는다, 우측 해칭된 라인 참조.

[0110] 실시예에 있어서, 단계 S37-S39는 현재 픽처가 디코딩되어, 바람직하게는 DPB 내에 기억된 후에, 한 번만 수행될 수 있다. 한편, 단계 S37-S39에 의해 형성된 루프는, 좌측 해칭된 라인 참조, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 값보다 더 이상 크지 않을 때까지, 수행될 수 있다. 단계 S37-S39의 루프가 수행될 때마다, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가, 단계 S38에서 출력된 픽처의 단계 S39에서의, 출력을 위해 필요하지 않는으로서의 마킹을 통해, 하나 감소된다.

[0111] 도 12는 본 방법의 추가적인, 옵션의 단계의 흐름도이지만, 도 8 및 9에 나타낸 실시예에 적용될 수 있다. 본 방법은, 현재 픽처가 디코딩되었던 도 11의 단계 S35 또는 도 9의 단계 S15로부터 계속된다. 다음 단계 S40은 엠프티 픽처 스토리지 버퍼 내의 DPB, 예를 들어 픽처 슬롯 내에 디코딩된 현재 픽처를 기억하는 단계를 포함하여 구성된다. 디코딩된 현재 픽처는 출력을 위해 필요한 또는 출력을 위해 필요하지 않는으로서 단계 S41에서 마크된다. 픽처는, 옵션으로, 또한, 단기간 기준용으로 사용되는으로서, 예를 들어 기준 픽처로서 사용되는으로서 마크된다. 이 단계 S41는, 바람직하게는, PicOutputFlag에 기반해서, 현재 픽처에 할당된다. 따라서, 플래그가 1의 값을 가지면, 디코딩된 현재 픽처는 출력을 위해 필요한으로서 마크되고, 그렇지 않으면, 예를 들어 플래그가 0의 값을 가지면, 디코딩된 현재 픽처는 출력을 위해 필요하지 않는으로서 마크된다. PicOutputFlag는, 현재 픽처의 슬라이스 헤더 내에 존재할 수 있는 십택스 엘리먼트 pic_output_flag에 기반하는 것과 같이, 본 현재 픽처에 적용될 수 있는 비트스트림 내의 십택스 엘리먼트로부터 도출될 수 있다.

[0112] 그 다음, 방법은 도 11의 단계 S36 또는 도 8의 단계 S1으로 계속되고, 여기서 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 결정된다.

[0113] 이하, 도 11의 단계 S37 및 도 8의 단계 S2의 비교에서 사용된 값을 선택하는 다양한 실시예가 기술된다.

[0114] 실시예에 있어서, 비디오 시퀀스는 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스를 포함하여 구성된다. 그 다음, 다수의 계층의 각각의 계층은 출력 처리에서 사용된 각각의 값을 규정하는 연관된 십택스 엘리먼트를 갖는다. 더욱이, 본 방법은 도 13의 흐름도에 나타낸 바와 같은 추가적인, 옵션의 단계를 포함하여 구성된다. 본 방법은, 도 11의 단계 S35로부터 또는 도 8의 단계 S1으로부터 계속된다. 다음 단계 S50은 다수의 계층의 디코더에 의해 디코딩된 가장 높은 계층과 연관되는 십택스 엘리먼트로부터 도출된 값을 선택하

는 단계를 포함하여 구성된다. 그 다음, 방법은 도 11의 단계 S37 또는 도 8의 단계 S2로 계속되는데, 여기서 이 선택된 값이 사용된다.

[0115] 바람직하게는, 단계 S37 및 단계 S2는, 이 실시예에서, 단계 S36 또는 S1에서 결정된 수를 값 sps_max_num_reorder_pics[HighestTid]에 대해서 비교하는 단계를 포함하여 구성된다. 수가 값 sps_max_num_reorder_pics[HighestTid]보다 크면, 본 방법은 단계 S38 또는 S3으로 계속되는데, 이 단계는, 이 실시예에서, 출력을 위해 필요한으로서 마크된 DPB 내의 모든 픽처의 출력의 PicOrdderCntVal의 가장 작은 값을 갖는 DPB 내의 픽처를 출력하는 단계를 포함하여 구성된다. PicOrdderCntVal는 픽처의 픽처 순서 카운트 값을 나타내는데, 이는 차례로 바람직하게는 DPB 내에 기억된 픽처의 출력 순서를 규정한다.

[0116] 이 실시예의 특정 실행 측면에 있어서, 비디오 시퀀스는 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이다. 이 경우, 각각의 계층은 각각의 값, 예를 들어 계층 수 i에 대해서 sps_max_num_reorder_pics[i]를 갖는다. 그 다음, 사용하기 위한 값은 가장 높은 디코딩된 계층, 예를 들어 계층이 다른 시간적 계층이면, 가장 높은 서브-계층과 같은, 디코더에 의해 디코딩된 가장 높은 계층과 연관된 값이다.

[0117] 다른 실시예에서, 비디오 시퀀스는 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이다. 그 다음, 다수의 계층의 각각의 계층이 각각의 값을 규정하는 연관된 신팩스 엘리먼트를 갖는다. 본 방법은 도 13의 흐름도에 나타낸 바와 같은 추가적인, 옵션의 단계를 더 포함하여 구성된다. 본 방법은 도 11의 단계 S36으로부터 계속된다. 다음 단계 S50은 다수의 계층의 가장 높은 계층과 연관된 신팩스 엘리먼트로부터 도출된 값을 선택하는 단계를 포함하여 구성된다. 그 다음, 방법은 단계 S37로 계속되는데, 여기서 이 선택된 값이 사용된다.

[0118] 바람직하게는, 단계 S37은, 이 실시예에서, 단계 S36에서 결정된 수를 sps_max_num_reorder_pics[sps_max_sub_layers_minus1]의 값에 대해서 비교하는 단계를 포함하여 구성된다. 수가 sps_max_num_reorder_pics[sps_max_sub_layers_minus1]의 값보다 크면, 본 방법은 단계 S38로 계속되는데, 이 단계는, 이 실시예에서, 출력을 위해 필요한으로서 마크된 DPB 내의 모든 픽처의 PicOrdderCntVal의 가장 작은 값을 갖는 DPB 내의 픽처를 출력하는 단계를 포함하여 구성된다. 신팩스 엘리먼트 sps_max_sub_layers_minus1는 비디오 시퀀스의 최대 수의 계층을 특정한다.

[0119] 이 실시예의 특정 실행 측면에 있어서, 비디오 시퀀스는 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이다. 이 경우, 각각의 계층은 각각 값, 예를 들어 계층 수 i에 대해서 sps_max_num_reorder_pics[i]를 갖는다. 그 다음, 사용하기 위한 값은 비트스트림 내의 가장 높은 계층과 연관된 값이다.

[0120] 또 다른 실시예에서, 비디오 시퀀스는 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이다. 그 다음, 다수의 계층의 각각의 계층은, 각각의 값을 규정하는 연관된 신팩스 엘리먼트를 갖는다. 본 방법은, 도 13의 흐름도에 나타낸 바와 같은 추가적인, 옵션의 단계를 더 포함하여 구성된다. 본 방법은 도 11의 단계 S36으로부터 계속된다. 다음 단계 S50은 디코딩된 현재 픽처가 속하는 다수의 계층의 계층과 연관 신팩스 엘리먼트로부터 도출된 값을 선택하는 단계를 포함하여 구성된다. 그 다음, 방법은 단계 S37로 계속되는데, 여기서 이 선택된 값이 사용된다.

[0121] 또 다른 실시예에 있어서, 비디오 시퀀스는 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이다. 다수의 계층의 각각의 계층은, 그 다음, 각각의 값을 규정하는 연관된 신팩스 엘리먼트를 갖는다. 본 방법은, 도 13의 흐름도에 나타낸 바와 같은 추가적인, 옵션의 단계를 더 포함하여 구성된다. 본 방법은 도 11의 단계 S36으로부터 계속된다. 다음 단계 S50은 각각의 값의 최대 값을 선택하는 단계를 포함하여 구성된다.

[0122] 도 11에 나타낸 바와 같이, 본 방법은 비디오 시퀀스의 랜덤 액세스 픽처인 현재 픽처에 적용될 수 있다. 이 경우, 단계 S30은, 바람직하게는, no_output_prior_flag 플래그의 값을 획득하기 위해, 랜덤 액세스 픽처의 슬라이스 헤더를 파싱하는 단계를 포함하여 구성된다. 이 경우, 단계 S36의 수를 결정하는 단계, 단계 S37의 수를 비교하는 단계, 단계 S38의 픽처를 출력하는 단계 및 단계 S39의 픽처를 마킹하는 단계는, 이 플래그의 값에 기반해서 조건적이 될 수 있다. 그러므로, 옵션의 실시예에 있어서, 이를 단계 S36-S39는, no_output_prior_flag 플래그의 값이 1이면, 수행된다.

[0123] 실시예에 있어서, 도 9의 단계 S12 및 도 11의 단계 S32에서 수행되는 바와 같은 픽처를 마킹하는 단계는, RPS 내에 존재하지 않는 DPB 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마킹하는 단계를 포함하여 구성된다. 이를 단계는, 옵션으로, 또한, RPS 내에 존재하는 DPB 내의 모든 픽처를 기준용으로 사용되는으로서

마킹하는 단계를 포함하여 구성된다. 그런데, 일반적으로, 이것이 디코딩된 및 DPB 내에 기억되면, 기준으로 사용되는으로서 마크된다. 그러므로, 단계 S12 및 S32는, 전형적으로, 더 이상 기준을 위해 필요로 되지 않는 픽처를 재마킹하는 단계를 포함한다.

- [0124] 실시예에 있어서, 도 8의 단계 S3 및 도 11의 단계 S38에서 수행되는 바와 같은 픽처를 출력하는 단계는, 바람직하게는, 단계 S2에서 또는 S37에서 결정된 바와 같이, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 가장 작은 픽쳐 순서 카운트 값을 갖는 픽처를 출력하는 단계를 포함하여 구성된다. 픽쳐 순서 카운트 값은, 바람직하게는, 파라미터 PicOrderCntVal에 의해 나타낸다.
- [0125] 실시예에 있어서, 도 8의 단계 S3 및 도 11의 단계 S38에서 수행되는 바와 같은 픽처를 출력하는 단계는, 바람직하게는, 코딩된 비디오 시퀀스의 디코딩되는 다음 픽처의 슬라이스 헤더를 파싱하기 전에, 수행된다.
- [0126] 실시예에 있어서, 도 8 또는 도 11에서 수행되는 바와 같은 본 방법은, 비트스트림과 연관되고 PPS, SPS 및 VPS로 이루어지는 그룹으로부터 선택된 파라미터 세트로부터 적어도 하나의 신택스 엘리먼트를 검색하는 추가적인 단계를 포함하여 구성된다. PPS는 현재 픽처의 슬라이스 헤더 내에 존재하는 PPS 식별자에 기반해서 식별된다. 현재 픽처에 적용되는 SPS는, 현재 픽처의 슬라이스 헤더 내에 존재하는 PPS 식별자에 의해 식별된 PPS 내에 존재하는 SPS 식별자에 의해 식별된다. 대응해서, 현재 픽처에 적용하는 VPS는 현재 픽처에 적용하는 SPS 내에 존재하는 VPS 식별자에 의해 식별된다. 특정 실시예에서, 적어도 하나의 신택스 엘리먼트는 SPS로부터 검색된다.
- [0127] no_output_prior_pics_flag를 사용하는 실행에 적용될 수 있는 특정 실시예는, 출력을 위해 필요한으로서 마크된 DPB 내의 모든 나머지 픽처를, no_output_prior_pics_flag 플래그가 1이면, 출력을 위해 필요하지 않는으로서 바람직하게 마킹하는 추가적인 단계를 포함하여 구성된다.
- [0128] 관련된 실시예에 있어서, 본 방법은, no_output_prior_pics_flag 플래그가 1이면, 소정의 픽처의 출력 없이, DPB 내의 모든 픽처를 엠프티하는 또 다른 단계를 포함하여 구성된다. 그 다음, DPB의 충만(fullness)은, DPB가 엠프티인 것을 가리키기 위해서 제로와 등가로 설정된다.
- [0129] 본 명세서에서 이하 다양한 예의 실시예가 더 논의된다.
- [0130] 예의 실시예 1
- [0131] 하나의 실시예에 있어서, 픽처의 더 빠른 출력을 허용하기 위해서 픽처 디코딩 후에 추가적인 픽처 출력 처리 단계가 부가된다, 도 14 참조.
- [0132] 디코더 방법 및/또는 디코더는 실시예에 따라 다음 순서의 단계를 포함 또는 수행하도록 구성될 수 있다:
- [0133] 1. 픽처 P의 제1슬라이스 헤더의 슬라이스 헤더가 파싱된다.
- [0134] 2. 픽처 마킹 처리가 수행된다.
- [0135] 3. 어떤 픽처가 출력될 수 있는 픽처 출력 처리가 수행된다.
- [0136] 4. 픽처 P가 디코딩된다.
- [0137] 5. 픽처 P가 디코딩된 후에, 디코더는 "출력을 위해 필요한"으로 마크되는 DPB 내의 픽처의 수 결정하고, 수를 비트스트림 내의 신택스 엘리먼트(실시예 9로 예시된)로부터 도출된 값에 대해서 비교한다.
- [0138] 6. "출력을 위해 필요한"으로 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신택스 엘리먼트로부터 도출된 값보다 크면, 출력 순서로 제1픽처인 "출력을 위해 필요한"으로 마크된 DPB 내의 픽처들 중의 픽처가 출력되고, "출력을 위해 필요하지 않는"으로 마크된다. 따라서, 실시예에 따라서, 픽처 출력 처리 #2가 도입된다.
- [0139] 7. 다음 픽처 Q가 디코딩된다.
- [0140] 예의 실시예 2
- [0141] 예의 실시예 1과 동일하게, 값은 비트스트림 내의 신택스 엘리먼트의 단일 코드워드로 나타낸다.
- [0142] 예의 실시예 3
- [0143] 예의 실시예 2와 동일하게, 값은 시퀀스 파라미터 세트, 예를 들어 픽처 파라미터 세트(PPS), 시퀀스 파라미터 세트(SPS) 또는 비디오 파라미터 세트(VPS) 내의 코드워드로 나타낸다.

- [0144] 예의 실시예 4
- [0145] 실시예 1-3와 동일하게, 비트스트림 내의 계층 당 도출된 하나의 계층 의존적인 값이 있고, 비교에서 사용하기 위한 값은 꽉쳐 P와 동일한 계층에 대해서 도출된 값이다.
- [0146] 예의 실시예 5
- [0147] 실시예 1-3와 동일하게, 비트스트림 내의 계층 당 도출된 하나의 값이 있고, 비교에서 사용하기 위한 값은 비트스트림 내의 가장 높은 계층에 대해서 도출된 값이다.
- [0148] 예의 실시예 6
- [0149] 실시예 1-3와 동일하게, 비트스트림 내의 계층 당 도출된 하나의 값이 있고, 비교에서 사용하기 위한 값은 모든 계층에 대한 최대 값이다.
- [0150] 예의 실시예 7
- [0151] 실시예 5와 동일하게, 가장 높은 계층은 가장 높은 서브-계층으로서 규정된다.
- [0152] 예의 실시예 8
- [0153] 실시예 1-7과 동일하게, 출력 순서로 제1꽉처는 PicOrderCntVal의 가장 작은 값을 갖는 DPB 내의 꽉처로서 규정된다. PicOrderCntVa는 POC를 규정하고 상기된다.
- [0154] 예의 실시예 9
- [0155] 실시예 4-8과 동일하게, 계층은 시간적 계층이다.
- [0156] 예의 실시예 10
- [0157] 실시예 1, 2, 3, 5, 8 및 9의 조합은 하나의 바람직한 실시예이다. 현재의 HEVC 사양(JCTVC-K0030_v3)에서 이 실시예를 표현하는 것은, 굵은 텍스트가 부가된 텍스트를 의미하는 섹션 C.5.3 내의 다음의 HEVC 사양 변경으로 귀결될 수 있다:
- [0158] C.5.3 하나의 꽉처의 꽉처 디코딩, 마킹 및 스토리지 및 가능한 출력
- [0159] 다음은, 현재 꽉처를 포함하는 액세스 유닛의 마지막 디코딩 유닛이 CPB로부터 제거될 때, 즉시 발생한다.
- [0160] 현재 꽉처는, 꽉처의 마지막 디코딩 유닛이 디코딩된 후에 디코딩되는 것으로 고려된다. 현재 디코딩된 꽉처는 DPB 내의 앤프티 꽉처 스토리지 버퍼 내에 기억되고, 다음을 적용한다.
- [0161] 1. - 현재 디코딩된 꽉처가 1과 등가인 PicOutputFlag를 가지면, "출력을 위해 필요한"으로 마크된다.
- [0162] 2. - 그렇지 않으면(현재 디코딩된 꽉처 0과 등가인 PicOutputFlag를 가지면), "출력을 위해 필요하지 않는"으로 마크된다.
- [0163] 현재 디코딩된 꽉처가 기준 꽉처이면, "기준용으로 사용되는"으로 마크되고, 그렇지 않으면(현재 디코딩된 꽉처가 비-기준 꽉처), "기준용으로 사용되지 않는"으로 마크된다.
- [0164] 현재 디코딩된 꽉처가 DPB 내에 기억된 후에, "출력을 위해 필요한"으로 마크되는 DPB 내의 꽉처의 수가 sps_max_num_reorder_pics[sps_max_sub_layers_minus1]보다 클 때, DPB 내의 모든 꽉처의 PicOrderCntVal의 가장 작은 값을 갖는 DPB 내의 꽉처는 크롭(cropped), 출력 및 "출력을 위해 필요하지 않는"으로 마크된다.
- [0165] 예의 실시예 11
- [0166] 실시예 1, 2, 3, 7, 8 및 9의 조합은 다른 바람직한 실시예이다. 현재의 HEVC 사양(JCTVC-K0030_v3)에서 이 실시예를 표현하는 것은 굵은 텍스트가 부가된 텍스트를 의미하는 섹션 C.5.3 내의 다음의 HEVC 사양 변경으로 귀결될 수 있다:
- [0167] C.5.3 하나의 꽉처의 꽉처 디코딩, 마킹 및 스토리지 및 가능한 출력
- [0168] 다음은, 현재 꽉처를 포함하는 액세스 유닛 n의 마지막 디코딩 유닛이 CPB로부터 제거될 때, 즉시 발생한다.
- [0169] 현재 꽉처는, 꽉처의 마지막 디코딩 유닛이 디코딩된 후에 디코딩되는 것으로 고려된다. 현재 디코딩된 꽉처는 DPB 내의 앤프티 꽉처 스토리지 버퍼 내에 기억되고, 다음을 적용한다.

- [0170] 1. - 현재 디코딩된 픽처가 1과 등가인 PicOutputFlag를 가지면, "출력을 위해 필요한"으로 마크된다.
- [0171] 2. - 그렇지 않으면(현재 디코딩된 픽처가 0과 등가인 PicOutputFlag를 가지면), 이는 "출력을 위해 필요하지 않는"으로 마크된다.
- [0172] 현재 디코딩된 픽처가 기준 픽처이면, 이는 "기준용으로 사용되는"으로 마크되고, 그렇지 않으면(현재 디코딩된 픽처가 비-기준 픽처), 이는 "기준용으로 사용되지 않는"으로 마크된다.
- [0173] 현재 디코딩된 픽처가 DPB 내에 기억된 후에, "출력을 위해 필요한"으로 마크되는 DPB 내의 픽처의 수가 sps_max_num_reorder_pics[HighestTid]보다 클 때, DPB 내의 모든 픽처의 PicOrderCntVal의 가장 작은 값을 갖는 DPB 내의 픽처는 크롭되고, 출력 및 "출력을 위해 필요하지 않는"으로 마크된다.
- [0174] 예의 실시예 12
- [0175] 하나의 실시예에 있어서, 현존하는 픽처 출력 처리 단계는 픽처의 더 빠른 출력을 허용하기 위해서 수정된다, 도 15 참조.
- [0176] 수정은, 상기된 바와 같이 no_output_of_prior_pics_flag가 갖는 문제점에 대한 해결책을 제공한다. 해결책은 예의 실시예 1-11와 유사하지만, 추가적인 출력 처리를 부가하는 대신 현존하는 HEVC 출력 처리가, 이하에 나타낸 바와 같이, no_output_of_prior_pics_flag가 1과 등가일 때, 수정되는 변경을 갖는다.
- [0177] 디코더 방법 및/또는 디코더는 실시예에 따라 다음 순서의 단계를 포함 또는 수행하도록 구성될 수 있다:
1. 픽처 P의 제1슬라이스 헤더의 슬라이스 헤더가 파싱된다.
 2. 픽처 마킹 처리가 수행된다.
 3. 어떤 픽처가 출력될 수 있는 픽처 출력 처리가 수행된다. 픽처 출력 처리가 수정되어, no_output_of_prior_pics_flag가 1과 등가이면, 다음을 적용하도록 한다:
 - a. 디코더는 "출력을 위해 필요한"으로 마크되는 DPB 내의 픽처의 수를 결정하고, 그 수를 비트스트림 내의 신팩스 엘리먼트로부터 도출된 값에 대해서 비교한다.
 - b. "출력을 위해 필요한"으로 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신팩스 엘리먼트로부터 도출된 값보다 크면, 출력 순서로 제1인 "출력을 위해 필요한"으로 마크된 DPB 내의 픽처들 중의 픽처가 출력 및 "출력을 위해 필요하지 않는"으로 마크된다.
 - c. "출력을 위해 필요한"으로 마크된 DPB 내의 모든 나머지 픽처는 "출력을 위해 필요하지 않는"으로 마크된다. 이들은 출력되지 않는다.
 4. 픽처 P가 디코딩된다.
- [0185] 예의 실시예 2-12가 이 예의 실시예 12에 또한 적용된다.
- [0186] 예의 실시예 13
- [0187] 예의 실시예 12 및 예의 실시예 2, 3, 7, 8 및 9의 조합은 바람직한 실시예이다. 현재의 HEVC 사양(JCTVC-K0030_v3)에서 이 실시예를 표현하는 것은 굵은 텍스트가 부가된 텍스트를 의미하는 섹션 C.3.1 내의 다음의 HEVC 사양 변경으로 귀결될 수 있다:
- [0188] C.3.1 DPB로부터의 픽처 제거
- [0189] 현재 픽처의 디코딩 전의(하지만 현재 픽처의 제1슬라이스의 슬라이스 헤더를 파싱한 후에) DPB로부터의 픽처 제거는, 액세스 유닛 n의 제1디코딩 유닛의 CPB 제거 시간(현재 픽처를 포함하는)에서 즉시 일어나고, 다음에 따라 진행한다.
- [0190] 서브클라우즈 8.3.2에서 특정된 바와 같이 설정된 기준 픽처를 위한 디코딩 처리는, 인보크된다.
- [0191] 현재 픽처가 IDR 또는 BLA 픽쳐이면, 다음을 적용한다:
1. IDR 또는 BLA 픽처가 디코딩된 제1픽처가 아니고, 액티브 시퀀스 파라미터 세트로부터 도출된 i의 소정의 가능한 값에 대해서 pic_width_in_luma_samples 또는 pic_height_in_luma_samples 또는 sps_max_dec_pic_buffering[i]의 값이 선행하는 픽처에 대해서 액티브였던 시퀀스 파라미터 세트로부터 도출된

`pic_width_in_luma_samples` 또는 `pic_height_in_luma_samples` 또는 `sps_max_dec_pic_bufferng[i]`의 값과 각각 다를 때, `no_output_of_prior_pics_flag`는, `no_output_of_prior_pics_flag`의 실제 값에 관계없이, HRD에 의해 1과 등가가 되는 것으로 추론된다.

[0193] 주의 - 디코더 실행은, 픽처 또는 DPB 사이즈 변경을, `pic_width_in_luma_samples`, `pic_height_in_luma_samples`, 또는 `sps_max_dec_pic_bufferng[i]`에서의 변경에 관한 HRD에서보다 더 적절하게 핸들링하려 해야 한다.

[0194] 2. `no_output_of_prior_pics_flag`가 1과 등가일 때 또는 1과 등가인 것으로 추론될 때, 다음의 순서의 단계를 적용한다:

1. "출력을 위해 필요한"으로 마크되는 DPB 내의 픽처의 수가 `sps_max_num_reorder_pics[HighestTid]`보다 클 때, DPB 내의 모든 픽처의 PicOrderCntVal의 가장 작은 값을 갖는 DPB 내의 픽처는 크롭되고, 출력 및 "출력을 위해 필요하지 않는"으로 마크된다.

2. DPB 내의 모든 픽처 스토리지 버퍼는 이들이 포함하는 픽처의 출력 없이 앱프티되고, DPB 충만은 0으로 설정된다.

[0197] 다음의 조건들 모두가 참이 되는 DPB 내의 모든 픽처 k가, DPB로부터 제거된다:

- 픽처 k가 "기준용으로 사용되지 않는"으로 마크되고,

- 픽처 k가 0과 등가인 PicOutputFlag를 갖거나 또는 그 DPB 출력 시간이 현재 픽처 n의 제1디코딩 유닛(디코딩 유닛 m으로 나타냄)의 CPB 제거 시간 이하; 예를 들어 $t_{o,dpb}(k) \leq t_r(m)$.

[0200] 픽처가 DPB로부터 제거될 때, DPB 충만은 하나 증분된다.

[0201] JCTVC-K0030_v3의 페이지 216-217 상의 섹션 C.5.1에 의해 나타낸 바와 같이, 종래 기술에 대한 본 명세서에 개시된 실시예의 장점이, 이하 도 30을 참조해서 기술된다. JCTVC-K0030_v3에서의 종래 기술 해결책은 파라미터 `sps_max_num_reorder_pics[TemporalID]`를 사용해서 소정의 픽처를 출력할지를 결정한다. 특히, JCTVC-K0030_v3은, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 `sps_max_num_reorder_pics[TemporalID]`보다 클 때, 그러면 서브클라우즈 C.5.2.1 내에 특정된 범핑 처리가, 현재 디코딩된 픽처를 기억하기 위해 앱프티 픽처 스토리지 버퍼가 있을 때까지, 반복적으로 인보크되는 것을 기술한다.

[0202] 도 30 내에 존재하는 수는, 비디오 시퀀스 내의 픽처의 디코딩 순서를 가리킨다. 픽처는 좌측으로부터 우측으로, 예를 들어 I0, b5, B3, b6, B2, b7, B4, B8 및 P1로 출력되어야 한다. 도면은, 또한 다른 계층에 대한 계층 수, 예를 들어 TemporalId 및 각각의 계층에 대한 파라미터 `sps_max_num_reorder_pics`를 가리킨다. JCTVC-K0030_v3에서 제안된 바와 같이, `sps_max_num_reorder_pics[TemporalID]`를 사용해서 슬라이스 헤더의 파싱과 관련해서 픽처를 범프 또는 출력하게 되면, 출력 처리는 이하에 따르게 된다:

[0204] 픽처 아직 출력 안함 `sps_max_num_reorder_pics` 액션

[0205] I0 - 0 노 액션

[0206] B1 I0 0 출력 I0

[0207] B2 B1 1 노 액션

[0208] B3 B1 B2 2 노 액션

[0209] B4 B1 B2 B3 2 출력 B3

[0211] 그런데, 픽처 B4를 처리할 때, 픽처 B3의 출력은, b5가 픽처 B3에 우선해서 출력되어야 하므로, 부정확하다.

[0212] 범핑으로 본 명세서에 개시된 바와 같은 실시예를 사용하면, 예를 들어 현재 픽처의 디코딩 및 HighesTId=3의 사용 후 출력하면, 다음 결과가 달성된다.

[0214] 픽처 아직 출력 안함 `sps_max_num_reorder_pics` 액션

[0215] I0 I0 4 노 액션

[0216] B1 I0 B2 4 노 액션

- [0217] B2 I0 B1 B2 4 노 액션
- [0218] B3 I0 B1 B2 B3 4 노 액션
- [0219] B4 I0 B1 B2 B3 B4 4 출력 I0
- [0220] B5 B1 B2 B3 B4 b5 4 출력 b5
- [0222] 시간적 스케일링을 사용하고 계층 0-2만 디코딩하면, HighestTId는 2이고, 다음 결과가 실시예에 따라서 달성된다:
- [0224] 픽처 아직 출력 안함 sps_max_num_reordered_pics 액션
- [0225] I0 I0 2 노 액션
- [0226] B1 I0 B 2 노 액션
- [0227] B2 I0 B1 B2 2 출력 I0
- [0228] B3 B1 B2 B3 2 출력 B3
- [0229] B4 B1 B2 B4 2 출력 B2
- [0231] 그러므로, 본 명세서에 개시된 바와 같은 실시예는 도 30에 도시된 바와 같은 예의 교정 순서로 픽처를 출력할 수 있는 반면, JCTVC-K0030_v3의 종래 기술 해결책은 슬라이스 헤더를 파싱한 후에 펌핑 처리를 인보크할 때, 교정 출력 순서를 주지 않는다.
- [0232] 도 8-15와 관련해서 상기된 단계, 기능, 과정, 모듈 및/또는 블록은, 일반적인-목적의 전자 회로 및 애플리케이션-특정 회로 모두를 포함하는 이산 회로 또는 집적 회로 기술과 같은 소정의 통상적인 기술을 사용해서 하드웨어로 실행될 수 있다.
- [0233] 특정 예는, 예를 들어 특화된 기능을 수행하기 위해서 상호 접속된 이산 논리 게이트 또는 애플리케이션 특정 집적 회로(ASIC)인, 하나 이상의 적합하게 구성된 디지털 신호 프로세서 및 다른 공지된 전자 회로를 포함한다.
- [0234] 한편, 도 8-15와 관련해서 상기된 적어도 몇몇의 단계, 기능, 과정, 모듈 및/또는 블록은, 하나 이상의 프로세서를 포함하는 적합한 처리 회로에 의한 실행을 위한 컴퓨터 프로그램과 같은 소프트웨어로 실행될 수 있다.
- [0235] 프로세서는, 예를 들어 메모리 형태로, 컴퓨터 프로그램 제품 내에 기억된 컴퓨터 프로그램에 포함된 소프트웨어 명령을 실행할 수 있다. 각 컴퓨터 프로그램 제품은 랜덤 액세스 메모리(RAM) 및 리드-온리 메모리(ROM)의 소정의 조합이 되는 메모리가 될 수 있다. 각 메모리는 영구 스토리지를 포함하여 구성될 수 있는데, 이는, 예를 들어 자기 메모리, 광학 메모리, 솔리드 상태 메모리 또는 심지어 원격 탑재된 메모리 중 소정의 단일의 하나 또는 이들의 조합이 될 수 있다.
- [0236] 상기 제시되고 도 8-15에 나타낸 흐름도 또는 도면들은, 그러므로 하나 이상의 프로세서에 의해 수행될 때, 컴퓨터 흐름도 또는 도면들로서 간주될 수 있다. 대응하는 장치는 기능 모듈의 그룹으로서 규정될 수 있는데, 여기서 프로세서에 의해 수행된 각각의 단계는 기능 모듈에 대응한다. 이 경우, 기능 모듈은 프로세서 상에서 구동하는 컴퓨터 프로그램으로서 실행된다.
- [0237] 예의 처리 회로는, 이에 제한되지 않지만, 하나 이상의 마이크로프로세서, 하나 이상의 디지털 신호 프로세서(DSP), 하나 이상의 중앙 처리 유닛(CPU), 비디오 가속 하드웨어, 및/또는 하나 이상의 필드 프로그램가능한 게이트 어레이(FPGA), 또는 하나 이상의 프로그램가능한 논리 제어기(PLC)와 같은 소정의 적합한 프로그램가능한 논리 회로를 포함한다.
- [0238] 또한, 제안된 기술이 실행되는 소정의 통상적인 장치 또는 유닛의 일반적인 처리 능력을 재사용할 수 있는 것으로, 이해해야 한다. 또한, 예를 들어, 현존하는 소프트웨어를 재프로그래밍함으로써 또는 새로운 소프트웨어 컴포넌트를 부가함으로써, 현존하는 소프트웨어를 재사용할 수 있다.
- [0239] 한 측면에 따라서, 소정의 상기 개시된 실시예에 따른 방법을 수행하도록 구성된 디코더가 제공된다. 디코더는, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하도록 구성된다. 또한, 디코더는, 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하도록 구성된다. 디코더는 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하도록 더 구성된다. 추가적

으로, 디코더는 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 (출력된) 픽처를 마크하도록 구성된다.

[0240] 디코더(100)는, 실시예에 있어서, 본 명세서에서 이전에 개시된 방법 단계를 수행하도록 구성된 프로세서(110) (도 8 및 옵션으로 도 9, 10 및 12-14 참조)를 포함하여 구성된다. 또한, 디코더(100)는 프로세서(110)에 접속된 메모리(120)를 포함하여 구성될 수 있다, 도 16 참조.

[0241] 도 16은 실시예에 따른 디코더(100)의 개략적인 블록도이다. 디코더(100)는 비디오 시퀀스의 픽처를 나타내는 비트스트림(10)을 수신하고 비트스트림(10)을 디코딩하도록 구성된다. 디코더(100)는 프로세서(110) 및 DPB(125)를 포함하여 구성되는 메모리(120) 포함하여 구성된다. 프로세서(110)는, 현재 픽처가 디코딩되고 DPB(125) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 DPB(125) 내의 픽처의 수를 결정하도록 구성된다. 또한, 프로세서(110)는, 수를 값 sps_max_num_reordered_pics[HighestTid] 14의 값에 대해서 비교하도록 구성된다. 프로세서(110)는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(125) 내의 픽처의 출력 순서로 제1픽처인 픽처를 출력하도록 더 구성된다. 프로세서(110)는, 추가적으로 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마크하도록 구성된다.

[0242] 도 16에 있어서, 디코더(100)는 프로세서(110)를 포함하여 구성되는 것으로서 도시된다. 이 프로세서(110)는 처리 회로의 형태와 같은 단일 프로세서 또는 다수의 프로세서로서 실행될 수 있다.

[0243] 이에 의해, 도 16은 디코더(100)의 컴퓨터 실행을 도시한다. 이 특정 예에 있어서, 상기된 적어도 몇몇의 단계, 기능, 과정, 모듈 및/또는 블록은 컴퓨터 프로그램으로 실행되는데, 이는 프로세서(110)에 의한 실행을 위해 메모리(120) 내에 로드된다. 프로세서(110) 및 메모리(120)는 서로 상호 접속되어 정상적인 소프트웨어 실행을 할 수 있게 한다. 옵션의 입력/출력 장치(도시 생략)는 또한 프로세서(110) 및/또는 메모리(120)에 상호 접속될 수 있어서, 코딩된 픽처의 비트스트림(10)의 입력 및 디코딩된 픽처의 출력을 가능하게 한다.

[0244] 용어 '컴퓨터'는, 일반적으로, 태스크의 특정 처리, 결정 또는 컴퓨팅을 수행하기 위해서, 프로그램 코드 또는 컴퓨터 프로그램 명령을 실행할 수 있는 소정의 시스템, 장치 또는 도구로서 해석되어야 한다.

[0245] 실시예에 있어서, 프로세서(110)는, 바람직하게는 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더(12)를 파싱하도록 구성된다. 또한, 프로세서(110)는 파싱된 슬라이스 헤더(12)에 기반해서 현재 픽처에 대한 RPS를 결정하도록 구성된다. 프로세서(110)는 RPS 내에 존재하지 않는 DPB(125) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 더 구성된다. 추가적으로, 프로세서(110)는, DPB(125) 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하고 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 프로세서(110)는, 바람직하게는, 또한, DPB(125)로부터, DPB(125) 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되고 소정의 픽처를 엔프티 또는 제거하도록 구성된다. 프로세서(110)는, 바람직하게는, 코딩된 형태로 제공된 비디오 페이로드 데이터(16)를 사용해서, 현재 픽처를 디코딩하도록 더 구성된다. 이 실시예에서, 프로세서(110)는, 현재 픽처의 디코딩 후에, 픽처의 수를 결정, 수를 비교, 픽처를 출력 및 픽처를 마크하도록 구성된다.

[0246] 실시예에 있어서, 프로세서(110)는, 옵션으로, 비디오 시퀀스의 랜덤 액세스 픽처의 슬라이스 헤더(12)를 파싱하도록 구성되어, no_output_prior_pics_flag 플래그의 값을 획득한다. 이 경우, 프로세서(110)는, 옵션으로, no_output_prior_pics_flag 플래그의 값이 1이면(및 하나만이면), 수를 결정, 수를 비교, 픽처를 출력 및 픽처를 마크하도록 구성된다.

[0247] 실시예의 다른 측면은 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하도록 구성된 디코더와 관련된다. 또한, 디코더는, 파싱된 슬라이스 헤더에 기반해서 현재 픽처에 대한 RPS를 결정하도록 구성된다. 또한, 디코더는 RPS 내에 존재하지 않는 DPB 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 더 구성된다. 추가적으로, 디코더는, DPB 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하고 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 디코더는, 바람직하게는, 또한, DPB로부터, DPB 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되는 소정의 픽처를 엔프티 또는 제거하도록 구성된다. 디코더는 현재 픽처를 디코딩하도록 더 구성된다. 이 실시예에서, 디코더는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하도록 구성된다. 디코더는, 또한, 수를 비트스트림 내에 존재하는 적어도 하나의 신팩스 엘리먼트로부터 도출된 값에 대해서 비교하도록 구성된다. 디코더는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하도록 더 구성된다. 디코더는, 추가적으로, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마크하도록 구성된다. 이는, 이 실시예에서, 디코더가, 현재 픽처의 디코딩 후

예, 픽처의 수를 결정, 수를 비교, 픽처를 출력 및 픽처를 마크하도록 구성되는 것을 의미한다.

[0248] 디코더(100)는, 실시예에 있어서, 본 명세서에서 이전에 개시된 방법 단계를 수행하도록 구성된 프로세서(110)를 포함하여 구성된다, 도 11 및 옵션으로 도 12, 13 및 15 참조. 디코더(100)는, 또한, 프로세서(110)에 접속된 메모리(120)를 포함하여 구성될 수 있다, 도 16 참조.

[0249] 그러므로, 이 실시예에서, 디코더(100)는 프로세서(110) 및 DPB(125)를 포함하여 구성되는 메모리(120)를 포함하여 구성된다. 프로세서(110)는 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더(12)를 파싱하도록 구성된다. 또한, 프로세서(110)는, 파싱된 슬라이스 헤더(12)에 기반해서 현재 픽처에 대한 RPS를 결정하도록 구성된다. 프로세서(110)는, RPS 내에 존재하지 않는 DPB(125) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 더 구성된다. 프로세서(110)는, 추가적으로, DPB(125) 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하고, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 프로세서(110)는, 바람직하게는, 또한, DPB(125)로부터, DPB(125) 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되고 소정의 픽처를, 앱프티 또는 제거하도록 구성된다. 프로세서(110)는 현재 픽처를 디코딩하도록 더 구성된다. 이 실시예에서, 프로세서(110)는 출력을 위해 필요한으로서 마크된 DPB(125) 내의 픽처의 수를 결정하도록 구성된다. 또한, 프로세서(110)는, 수를 비트스트림(10) 내에 존재하는 적어도 하나의 선택스 엘리먼트(14)로부터 도출된 값에 대해서 비교하도록 구성된다. 프로세서(110)는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(125) 내의 픽처의 출력 순서로 제1픽처인, 픽처를 출력하도록 더 구성된다. 프로세서(110)는, 추가적으로, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마크하도록 구성된다. 이는, 이 실시예에서, 프로세서(110)가, 현재 픽처의 디코딩 후에, 픽처의 수를 결정, 수를 비교, 픽처를 출력 및 픽처를 마크하도록 구성된 것을 의미한다.

[0250] 실시예에 있어서, 프로세서(110)는, 바람직하게는, 본 명세서에 이전에 개시된 바와 같이, 디코딩된 현재 픽처를 DPB(125) 내에 기억하고, 디코딩된 현재 픽처를 출력을 위해 필요한 또는 출력을 위해 필요하지 않는으로서 마크하도록 구성된다.

[0251] 프로세서(110)는, 실행 실시예에 있어서, 바람직하게는 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하도록 구성된다. 이 실행 실시예에 있어서, 프로세서(110)는, 수가 값 sps_max_num_reordered_pics[HighestTid]보다 크면, 출력을 위해 필요한으로서 마크된 DPB(125) 내의 모든 픽처의 PicOrderCntVal의 가장 작은 값을 갖는 DPB(125) 내의 픽처를 출력하도록 구성된다.

[0252] 다른 실행 실시예에 있어서, 현재 픽처는 비디오 시퀀스의 랜덤 액세스 픽처이다. 이 경우, 프로세서(110)는, 옵션으로, no_output_prior_pics_flag 플래그의 값을 획득하기 위해서, 랜덤 액세스 픽처의 슬라이스 헤더(12)를 파싱하도록 구성된다. 그 다음, 프로세서(110)는, no_output_prior_pics_flag 플래그의 값이 1이면, 옵션으로, 수를 결정, 수를 비교, 픽처를 출력 및 픽처를 마크하도록 구성된다.

[0253] 다수의 계층의 각각의 계층이 각각의 값을 규정하는 연관된 선택스 엘리먼트인, 비디오 시퀀스가 픽처의 다수의 계층을 포함하여 구성되는 멀티-계층 비디오 시퀀스이면, 프로세서(110)는, 바람직하게는, 다수의 계층의 디코더(100)에 의해 디코딩된 가장 높은 계층과 연관된 선택스 엘리먼트로부터 도출된 값, 바람직하게는 sps_max_num_reordered_pics를 선택하도록 구성된다.

[0254] 실시예에 있어서, 프로세서(110)는, 바람직하게는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(125) 내의 픽처의 가장 작은 픽처 순서 카운트 값을 갖는 픽처를 출력하도록 구성된다.

[0255] 실시예에 있어서, 프로세서(110)는, 바람직하게는, 비디오 시퀀스의 디코딩되는 다음 픽처의 슬라이스 헤더를 파싱하기 전에, 픽처를 출력하도록 구성된다.

[0256] 도 17은 디코더(200)의 다른 실행 예의 개략적인 블록도이다. 이 예는, 디코더(200)의 하드웨어 실행에 대해서 특히 적합하다. 디코더(200)는, 비디오 시퀀스의 픽처를 나타내는 비트스트림을 수신하고 비트스트림을 DPB(225)를 포함하여 구성되는 접속된 메모리(220) 내에 기억하는, 입력 유닛(210)을 포함하여 구성된다. 또한, 디코더는 메모리(220)에 접속된 수 결정 유닛(230)을 포함하여 구성된다. 이 수 결정 유닛(230)은, 현재 픽처가 디코딩되고 DPB(225) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 DPB(225) 내의 픽처의 수를 결정하도록 구성된다. 비교기(240)는 수 결정 유닛(230)에 접속되어, 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하도록 구성된다. 디코더(200)는, 또한 비교기(240) 및 바람직하게는 메모리(220)에 접속된 출력 유닛(250)을 포함하여 구성된다. 출력 유닛(250)은, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(225) 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하도록 구성된다. 마킹 유닛(260)은 메모리

(220)에 접속되고, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마크하도록 구성된다.

[0257] 비교기(240)는, 바람직하게는, 수 결정 유닛(230)에 의해 결정된 수의 픽처를 수신하기 위해 수 결정 유닛(230)에 접속된다. 대응해서, 출력 유닛(250)은, 바람직하게는, 결정된 수가 sps_max_num_reordered_pics[HighesTId]의 값보다 큰지의 정보를 비교기(240)로부터 수신하기 위해서 비교기(240)에 접속된다. 마킹 유닛(260)은, 바람직하게는, 출력 유닛(250)에 의해 출력되었던 어떤 픽처의 정보를 수신하기 위해서 출력 유닛(250)에 접속된다.

[0258] 도 18은 디코더(300)의 또 다른 실행 예의 개략적인 블록도이다. 이 예는, 특히 디코더(300)의 하드웨어 실행에 대해서 적합하다. 디코더(300)는 비디오 시퀀스의 픽처를 나타내는 비트스트림을 수신하도록 구성된 입력 유닛(310) 및 DPB(325)를 포함하여 구성되는 접속된 메모리(320) 내에 비트스트림을 기억하도록 구성된다. 메모리(320)에 접속된 파싱 유닛(370)은 비디오 시퀀스의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하도록 구성된다. 디코더(300)는, 파싱 유닛(370) 및 바람직하게는 메모리(320)에 접속된 기준 픽처 세트 결정 유닛(380)을 포함하여 구성된다. 기준 픽처 세트 결정 유닛(380)은 파싱된 슬라이스 헤더에 기반해서 현재 픽처에 대한 RPS를 결정하도록 구성된다. 마킹 유닛(360)은 메모리(320)에 접속되고 RPS 내에 존재하지 않는 DPB(325) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 구성된다. 또한, 디코더(300)는 메모리(320) 및 바람직하게는 비교기(340)에 접속된 출력 유닛(350)을 포함하여 구성된다. 출력 유닛(350)은, DPB(325) 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하도록 구성되고, 여기서 마킹 유닛(360)은 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 픽처 엔프팅 유닛(390)은 메모리(320)에 접속되고, DPB(325)로부터, DPB(325) 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 엔프팅 또는 제거하도록 구성된다. 디코딩 유닛(305)은 메모리(320)에 접속되고 현재 픽처를 디코딩하도록 구성된다.

[0259] 또한, 도 18의 디코더(300)는 메모리(320) 및 바람직하게는 파싱 유닛(370) 및 비교기(340)에 접속된 수 결정 유닛(330)을 포함하여 구성된다. 수 결정 유닛(330)은 출력을 위해 필요한으로서 마크된 DPB(325) 내의 픽처의 수를 결정하도록 구성된다. 이전에 언급된 비교기(340)는 수를 비트스트림 내에 존재하는 적어도 하나의 선택스 엘리먼트로부터 도출된 값에 대해서 비교하도록 구성된다. 이 실시예에서, 출력 유닛(350)은, 또한, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(325) 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하도록 구성된다. 마킹 유닛(360)은, 또한, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마크하도록 구성된다.

[0260] 바람직한 실시예에 있어서, 디코딩 유닛(305)이 현재 픽처를 디코딩한 후에, 수 결정 유닛(330)은 픽처의 수를 결정하도록 구성되고, 비교기(340)는 수를 비교하도록 구성되며, 출력 유닛(350)은 픽처를 출력하도록 구성되고, 마킹 유닛(360)은 픽처를 마크하도록 구성된다.

[0261] 기준 픽처 세트 결정 유닛(380)은, 바람직하게는, 파싱된 슬라이스 헤더 내에 존재하는 정보를 수신하기 위해 파싱 유닛(370)에 접속되고, RPS를 결정하기 위해 사용된다. 바람직하게는, 기준 픽처 세트 결정 유닛(380)은, RPS 또는 RPS 내에 리스트된 픽처의 정보를 마킹 유닛(360)에 제공하기 위해서, 또한 마킹 유닛(360)에 접속한다. 비교기(340)는, 바람직하게는, 수 결정 유닛(330)에 의해 결정된 픽처의 수를 수신하기 위해서 수 결정 유닛(330)에 접속된다. 대응해서, 출력 유닛(350)은, 바람직하게는, 결정된 수가 비교기(340)로부터의 값보다 큰지의 정보를 수신하기 위해서 비교기(340)에 접속된다. 마킹 유닛(360)은, 바람직하게는, 출력 유닛(350)에 의해 출력되었던 어떤 픽처의 정보를 수신하기 위해서, 출력 유닛(350)에 접속된다.

[0262] 상기된 바와 같이, 디코더는, 대안적으로, 기능 모듈의 그룹으로서 규정될 수 있는데, 여기서 기능 모듈은 프로세서 상에서 구동하는 컴퓨터 프로그램으로서 실행된다.

[0263] 도 16은 프로세서(110) 및 연관된 메모리(120)를 포함하여 구성되는 일례의 디코더(100)를 도시하는 개략적인 블록도이다.

[0264] 따라서, 메모리(120) 내에 거주하는 컴퓨터 프로그램은 적절한 기능 모듈로서 수립될 수 있어, 프로세서(110)에 의해 실행될 때, 상기 단계 및/또는 태스크의 적어도 부분을 수행할 수 있다. 일례의 이러한 기능 모듈은 도 19에 도시된다. 도 19는 이에 의해 기능 모듈(410-440)의 그룹을 포함하여 구성되는 일례의 디코더(400)를 도시하는 개략적인 블록도이다. 이들 모듈은, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, 출력을 위해 필요한으로서 마크된, DPB 내의 픽처 수를 결정하기 위한 수 결정 모듈(410)을 포함하여 구성된다. 디코더(400)는, 또한, 수 결정 모듈(410)로부터 수신됨에 따라, 수를 값

sps_max_num_reordered_pics[HighestTid]에 대해서 비교하기 위한 비교 모듈(420)을 포함하여 구성된다. 디코더(400)의 출력 모듈(430)은, 옵션으로, 하지만, 바람직하게는 비교 모듈(420)에 의해 결정됨에 따라, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하기 위한 것이다. 더욱이, 디코더(400)는, 옵션으로, 하지만, 바람직하게는 비교 모듈(420)에 의해 결정됨에 따라, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마킹하기 위한 마킹 모듈(440)을 더 포함하여 구성된다.

[0265] 도 20은 기능 모듈(510-580)의 그룹을 갖는 다른 예의 디코더(500)를 도시하는 개략적인 블록도이다. 디코더(500)는, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 디코딩되는 현재 픽처의 슬라이스 헤더를 파싱하기 파싱 모듈(510)을 포함하여 구성된다. 디코더(500)의 기준 픽처 세트 결정 모듈(520)은, 바람직하게는 파싱 모듈(510)에 의해 파싱됨에 따라, 슬라이스 헤더에 기반해서, 현재 픽처에 대한 RPS를 결정하기 위한 것이다. 디코더(500)는, 또한, 옵션으로, 하지만, 바람직하게는 기준용으로 사용되지 않는으로서 기준 픽처 세트 결정 모듈(520)에 의해 결정됨에 따라, RPS 내에 존재하지 않는 DPB 내의 모든 픽처를 마킹하기 위한 마킹 모듈(530) 및 DPB 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력하기 위한 출력 모듈(540)을 포함하여 구성된다. 실시예에 있어서, 마킹 모듈(530)은, 출력을 위해 필요하지 않는으로서 제로, 하나의 또는 많은 픽처를 더 마킹하기 위한 것이다. 디코더(500)는, DPB로부터, DPB 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되는 소정의 픽처를 엔프티 또는 제거하기 위한 엔프티 모듈(550) 및 현재 픽처의 디코딩을 위한 디코딩 모듈(560)을 더 포함하여 구성된다. 추가적으로, 디코더(500)는, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하기 위한 수 결정 모듈(560) 및, 옵션으로, 하지만, 바람직하게는, 비트스트림 내에 존재하는 적어도 하나의 십액스 엘리먼트로부터 도출된 값에 대해서, 수 결정 모듈(560)에 의해 결정됨에 따라, 수를 비교하기 위한 비교 모듈(570)을 포함하여 구성된다.

[0266] 실시예에 있어서, 더욱이, 출력 모듈(540)은, 옵션으로, 하지만, 바람직하게는 비교 모듈(570)에 의해 결정됨에 따라, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력하기 위한 것이다. 더욱이, 마킹 모듈(530)은, 옵션으로, 하지만, 바람직하게는 비교 모듈(570)에 의해 결정됨에 따라, 수가 값보다 크면, 출력을 위해 필요하지 않는으로서 픽처를 마킹한다.

[0267] 실시예에 있어서, 디코딩 모듈(560)이 현재 픽처를 디코딩한 후에, 수 결정 모듈(570)이 픽처의 수를 결정하고, 비교 모듈(580)이 수를 비교하며, 출력 모듈(540)이 픽처를 출력하며, 마킹 모듈(530)이 상기 픽처를 마킹한다.

[0268] 도 19 및 20에 나타낸 바와 같이, 디코더(400, 500)의 실시예는, 옵션으로, 또한, 도 9, 10, 12-15를 참조해서 와 같은, 본 명세서에 이전에 개시된 바와 같은 다양한 실행 실시예를 실행하도록 동작가능하다.

[0269] 실시예에 있어서, 컴퓨터 프로그램은, 프로세서(110)(도 16 참조)에 의해 실행될 때, 컴퓨터가 프로세서(110) 또는 컴퓨터가 상기된 및 도 8-15에 나타낸 단계, 기능, 과정 및/또는 블록을 수행하게 하는 프로그램 코드를 포함하여 구성된다.

[0270] 소프트웨어 또는 컴퓨터 프로그램은 컴퓨터 프로그램 제품으로서 실현될 수 있는데, 이는 정상적으로 컴퓨터-판독 가능한 매체 상에서 수행되거나 기억된다. 컴퓨터-판독 가능한 매체는, 이에 제한되지 않지만, ROM, RAM, CD(Compact Disc), DVD(Digital Versatile Disc), USB(Universal Serial Bus) 메모리, 하드 디스크 드라이브(HDD) 스토리지 장치, 플래시 메모리, 또는 소정의 다른 통상적인 메모리 장치를 포함하는, 하나 이상의 제거가능한 또는 비-제거가능한 메모리 장치를 포함할 수 있다. 따라서, 컴퓨터 프로그램은 그 처리 회로에 의해 실행하기 위한 컴퓨터의 동작 메모리 또는 등가의 처리 장치 내에 로드될 수 있다.

[0271] 도 16-20에 나타낸 바와 같은 디코더(100, 200, 300, 400, 500)는, 바람직하게는 HEVC-컴플라이언트 디코더이다. 그런데, 실시예는 HEVC에 제한되지 않는 것에 유의해야 한다.

[0272] 한 측면에 따라서, 인코더에 의해 수행된 방법이 제공된다. 본 발명에 있어서, 인코더는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하고, 그 수를 비트스트림 내의 십액스 엘리먼트에 의해 나타낸 값에 대해서 비교한다. 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의 수가 비트스트림 내의 십액스 엘리먼트로부터 도출된 값보다 크면, 수정된 출력 마킹 처리가 수행되거나, 출력 순서로 제1픽처인, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처들 중의 픽처가 출력을 위해 필요하지 않는으로서 마크된다.

[0273] 도 21은 실시예에 따른 인코더에 의해 수행된 방법의 흐름도이다. 본 방법은, 단계 S60에서 그리고 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, 출력을 위해 필요한으로서 마크된, DPB 내의 픽처 수를 결정하는 단계를 포함하여 구성된다. 다음 단계 S61은 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하는 단계를 포함하여 구성되고, 여기서 HighestTid는 비디오 시퀀스의 인코더에 의해 디코딩된 가장 높은 계층을 특정

한다. 수가 값보다 크면, 본 방법은 단계 S62로 계속되는데, 이 단계는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하는 단계를 포함하여 구성된다.

[0274] 도 21의 인코더에서 수행된 바와 같은 본 방법은, 매칭 디코더에서 수행된 대응하는 방법과 근본적으로 유사하다, 도 8 참조. 그럼에도, 차이는, 인코더는, 일반적으로 디코더에서 수행된 소정의 픽처를 출력하지 않는 것이다. 그러므로, 도 21에 나타낸 본 방법의 실시예는, 바람직하게는, 도 8의 디코더에 의해 수행된 대응하는 방법의 출력 단계 S3가 없다.

[0275] 실시예에 있어서, 현재 픽처가 디코딩된 때, 2개의 마킹이, 바람직하게는 출력에 대해서 하나 및 기준을 위해서 하나 발생한다. 그러므로, 실시예에서 이들 마킹은, 이것이 출력을 위해 필요한으로서 마크된 픽처의 수에 영향을 미치므로, 바람직하게는 단계 S60에 우선해서 수행된다. 현재 픽처가 PicOutputFlag=1이면, 바람직하게는, 현재 픽처도 역시 카운트된다.

[0276] 실시예에 있어서, 단계 S61의 비교에서 결정된 바와 같이 수가 값보다 크면, 본 방법은 바람직하게는 종료되고, 마크된 픽처는 없게 된다. 따라서, 이 경우, 단계 S62는 생략되고 수행되지 않는다, 우측 해칭된 라인 참조.

[0277] 실시예에 있어서, 도 21의 단계 S61-S62는, 현재 픽처가 디코딩되고 DPB 내에 기억된 후에만 수행될 수 있다. 한편, 단계 S61-S62에 의해 형성된 루프(좌측 해칭된 라인 참조)는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 값 sps_max_num_reorder_pics[HighestTid]보다 더 이상 크지 않을 때까지 수행될 수 있다. 단계 S61-S62의 루프가 수행될 때마다, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수는 단계 S62의 마킹을 통해 하나 감소된다.

[0278] 도 22는 다른 실시예에 따른 인코더에 의해 수행된 방법의 흐름도이다. 본 방법은, 비디오 시퀀스 세트의 현재 픽처에 대해서, RPS 내에 존재하지 않는 DPB 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하는 단계 S70을 포함하여 구성된다. 본 방법은, 또한, DPB 내의 픽처의 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를, 출력을 위해 필요하지 않는으로서 마킹하는 단계 S71을 포함하여 구성된다. DPB 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되는 소정의 픽처는, 단계 S72에서 DPB로부터 엠프티 또는 제거된다. 뒤따르는 단계 S73은 현재 픽처의 디코딩을 포함하여 구성된다. 본 방법은, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하는 단계 S74 및 수를 적어도 하나의 규정된 신택스 엘리먼트로부터 도출된 값에 대해서 비교하는 단계 S75를 더 포함하여 구성된다. 이 수가 값보다 크면, 본 방법은 단계 S76으로 계속되는데, 이 단계는, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹하는 단계를 포함하여 구성된다. 바람직한 실시예에 있어서, 단계 S74의 픽처의 수를 결정하는 단계, 단계 S75의 수를 비교하는 단계 및 단계 S76의 픽처를 마킹하는 단계는, 단계 S73의 현재 픽처의 디코딩 후에 수행된다.

[0279] 도 22의 인코더에서 수행된 바와 같은 본 방법은, 매칭 디코더에서 수행된 대응하는 방법과 근본적으로 유사하다, 도 11 참조. 그럼에도, 차이는, 인코더가 디코더에서 수행된 소정의 픽처를 일반적으로 출력하지 않는 것이다. 그러므로, 도 22에 나타낸 본 방법의 실시예는, 바람직하게는 도 11의 디코더에 의해 수행된 대응하는 방법의 출력 단계 S33 및 S38이 없다. 더욱이, 도 22의 본 방법에서, 인코더는 소정의 비트스트림을 수신하지 않고 이에 의해 현재 픽처에 대한 RPS를 결정하기 위해 정보를 획득하기 위해 슬라이스 헤더를 파싱할 필요가 없다. 명확한 대조에 있어서, 인코더 자체는 현재 픽처에 대한 RPS를 생성 및 결정한다. 그러므로, 도 11의 디코더에 의해 수행된 대응하는 방법의 단계 S30 및 S31은, 전형적으로 인코더에 의해 수행되지 않는다.

[0280] 실시예에 있어서, 단계 S75의 비교에서 결정된 바와 같이 수가 값보다 크면, 본 방법은 바람직하게는 종료되고 마크된 픽처는 없게 된다. 따라서, 이 경우, 단계 S76은 생략되고 수행되지 않는다, 우측 해칭된 라인 참조.

[0281] 실시예에 있어서, 단계 S75-S76은, 현재 픽처가 디코딩되고 DPB 내에 기억된 후에만 수행될 수 있다. 한편, 단계 S75-S76에 의해 형성된 루프(좌측 해칭된 라인 참조)는, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 값보다 더 이상 크지 않을 때까지, 수행될 수 있다. 단계 S75-S76의 루프가 수행될 때마다, 단계 S76에서 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수가 마킹을 통해 하나 감소된다.

[0282] 디코더에 의해 수행된 방법과 관련해서 상기 논의된 실시예가 또한 인코더에 의해 수행될 수 있다.

[0283] 예를 들어, 인코더 방법 및/또는 인코더는 실시예에 따른 다음의 순서 단계를 수행하도록 구성될 수 있다:

1. 픽처 P가 인코딩된다.

- [0285] 2 픽처 P가 인코딩된 후에, 인코더는 "출력을 위해 필요한"으로 마크되는 DPB 내의 픽처의 수를 결정하고, 그 수를 비트스트림 내의 신팩스 엘리먼트로부터 도출될 수 있는 값에 대해서 비교한다. 이것이 인코더 내의 DPB를 참조하는 것에 유의해야 한다. 인코더 및 디코더 내의 DPB 상태는 동일하다. 디코더에서의 비교는 정확하게 동일하게 된다. HEVC 사양은, 디코더가 하게 되지만 인코더가 이를 추적하게 되는, 예를 들어 인코더가 디코더가 하게 되는 것을 하는 것을 특정한다.
- [0286] 3 "출력을 위해 필요한"으로 마크된 DPB 내의 픽처의 수가 비트스트림 내의 신팩스 엘리먼트로부터 도출될 수 있는 값보다 크면, 출력 순서로 제1인 "출력을 위해 필요한"으로 마크된 DPB 내의 픽처들 중의 픽처는 "출력을 위해 필요하지 않는"으로 마크된다. 픽처는, 옵션으로 인코더로부터 출력된다.
- [0287] 4 다음 픽처 Q가 인코딩된다.
- [0288] 도 21 및 22와 관련해서 상기된 단계, 기능, 과정, 모듈 및/또는 블록은, 일반적인-목적의 전자 회로 및 애플리케이션-특정 회로 양쪽을 포함하는 이산 회로 또는 집적 회로 기술과 같은 소정의 통상적인 기술을 사용해서 하드웨어로 실행될 수 있다.
- [0289] 특정 예는, 하나 이상의 적합하게 구성된 디지털 신호 프로세서 및 다른 공지된 전자 회로는, 예를 들어 특화된 기능을 수행하기 위해서 상호 접속된 이산 논리 게이트 또는 ASIC를 포함한다.
- [0290] 한편, 도 21 및 22와 관련해서 상기된 적어도 몇몇의 단계, 기능, 과정, 모듈 및/또는 블록은, 하나 이상의 프로세서를 포함하는 적합한 처리 회로에 의한 실행을 위한 컴퓨터 프로그램과 같은 소프트웨어로 실행될 수 있다.
- [0291] 프로세서는, 예를 들어 메모리 형태로 컴퓨터 프로그램 제품 내에 기억된 컴퓨터 프로그램 내에 포함된 소프트웨어 명령을 실행할 수 있다. 각 컴퓨터 프로그램 제품은 RAM 및 ROM의 소정의 조합인 메모리가 될 수 있다. 각 메모리는, 예를 들어 자기 메모리, 광학 메모리, 솔리드 상태 메모리 또는 심지어 원격 탑재된 메모리의 소정의 단일 하나의 또는 조합이 될 수 있는, 영구 스토리지를 포함하여 구성된다.
- [0292] 그러므로, 상기 제시하고 및 도 21 및 22에 나타낸 흐름도 또는 도면들은, 하나 이상의 프로세서에 의해 수행될 때, 컴퓨터 흐름도 또는 도면들로서 간주될 수 있다. 대응하는 장치는 기능 모듈의 그룹으로서 규정될 수 있는데, 여기서 프로세서에 의해 수행된 각각의 단계는 기능 모듈에 대응한다. 이 경우, 기능 모듈은 프로세서상에서 구동하는 컴퓨터 프로그램으로서 실행될 수 있다.
- [0293] 예의 처리 회로는, 이에 제한되지 않지만, 하나 이상의 마이크로프로세서, 하나 이상의 DSP, 하나 이상의 CPU, 비디오 가속 하드웨어, 및/또는 하나 이상의 FPGA, 또는 하나 이상의 PLC와 같은 소정의 적합한 프로그램가능한 논리 회로를 포함한다.
- [0294] 또한, 제안된 기술이 실행되는 소정의 통상적인 장치 또는 유닛의 일반적인 처리 능력을 재사용하는 것이 가능한 것으로 이해해야 한다. 또한, 예를 들어 현존하는 소프트웨어를 재프로그래밍함으로써 또는 새로운 소프트웨어 컴포넌트를 부가함으로써, 현존하는 소프트웨어를 재사용할 수 있다.
- [0295] 한 측면에 따라서, 본 방법을 수행하도록 구성된 인코더가 제공된다. 인코더는 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, 출력을 위해 필요한으로서 마크된, DPB 내의 픽처 수를 결정하도록 구성된다. 또한, 인코더는, 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하도록 구성된다. 더욱이, 인코더는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 더 구성된다.
- [0296] 인코더(600)는, 실시예에 있어서, 본 명세서에서 이전에 개시된 방법 단계를 수행하도록 구성된 프로세서(610)를 포함하여 구성된다, 도 21 참조. 또한, 디코더(600)는 프로세서(610)에 접속된 메모리(620)를 포함하여 구성될 수 있다, 도 23 참조.
- [0297] 도 23은 실시예에 따른 인코더(600)의 개략적인 블록도이다. 인코더(600)는 비디오 시퀀스의 픽처를 비트스트림(10) 내에 인코딩하도록 구성된다. 인코더(600)는 프로세서(610) 및 메모리(620)를 포함하여 구성된다. 메모리(620)는 DPB(625)를 포함하여 구성된다. 실시예에 있어서, 프로세서(610)는, 현재 픽처가 디코딩되고 DPB(625) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 DPB(625) 내의 픽처의 수를 결정하도록 구성된다. 또한, 프로세서(610)는, 수를 값 sps_max_num_reordered_pics[HighestTid]에 대해서 비교하도록 구성된다. 프로세서(610)는 DPB(625) 내의 픽처의 수가 값보다 크면, 출력을 위해 필요한으로서 마크된, 출력 순

서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 더 구성된다.

[0298] 도 23에 있어서, 인코더(600)는 프로세서(610)를 포함하여 구성되는 것으로서 도시되었다. 이 프로세서(610)는 처리 회로의 형태와 같은 단일 프로세서 또는 다수의 프로세서로서 실행될 수 있다.

[0299] 이에 의해, 도 23은 인코더(600)의 컴퓨터 실행을 도시한다. 이 특정 예에 있어서, 상기된 적어도 몇몇의 단계, 기능, 과정, 모듈 및/또는 블록은, 프로세서(610)에 의해 실행하기 위해 메모리(620) 내에 로드된 컴퓨터 프로그램으로 실행된다. 프로세서(610) 및 메모리(620)는 서로 상호 접속되어, 정상적인 소프트웨어 실행을 할 수 있게 한다. 또한, 옵션의 입력/출력 장치(도시 생략)가 프로세서(610) 및/또는 메모리(620)에 상호 접속되어, 인코딩되는 픽처의 입력 및 비트스트림(10)의 출력이 가능하게 된다.

[0300] 실시예의 다른 측면은 비디오 시퀀스의 현재 픽처에 대해서 RPS 내에 존재하지 않는 DPB 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 구성된 인코더와 관련된다. 또한, 인코더는, DPB 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하고, DPB로부터, DPB 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되는 소정의 픽처를 앰프티 또는 제거하도록 구성된다. 인코더는, 현재 픽처를 디코딩하고 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하도록 더 구성된다. 추가적으로, 인코더는, 수를 적어도 하나의 규정된 신팩스 엘리먼트로부터 도출된 값에 대해서 비교하고, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크한다. 실시예에 있어서, 인코더는 현재 픽처의 디코딩 후에 픽처의 수를 결정, 수를 비교 및 픽처를 마크하도록 구성된다.

[0301] 인코더(600)는, 실시예에 있어서, 본 명세서에서 이전에 개시된 방법 단계를 수행하도록 구성된 프로세서(610)를 포함하여 구성된다, 도 22 참조. 또한, 디코더(600)는 프로세서(610)에 접속된 메모리(620)를 포함하여 구성될 수 있다, 도 23 참조.

[0302] 도 23은 실시예에 따른 인코더(600)의 개략적인 블록도이다. 인코더(600)는 비디오 시퀀스의 픽처를 비트스트림(10) 내에 인코딩하도록 구성된다. 인코더(600)는 프로세서(610) 및 메모리(620)를 포함하여 구성된다. 메모리(620)는 DPB(625)를 포함하여 구성된다. 실시예에 있어서, 프로세서(610)는 비디오 시퀀스의 현재 픽처에 대해서 RPS 내에 존재하지 않는 DPB(625) 내의 모든 픽처를 기준용으로 사용되지 않는으로서 마크하도록 구성된다. 또한, 프로세서(610)는, DPB(625) 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 더욱이, 프로세서(610)는, DPB(625)로부터, DPB(625) 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앰프티 또는 제거하도록 구성된다. 또한, 이 실시예에서, 프로세서(610)는, 현재 픽처를 디코딩하고 출력을 위해 필요한으로서 마크된 DPB(625) 내의 픽처의 수를 결정하도록 구성된다. 프로세서(610)는, 수를 적어도 하나의 규정된 신팩스 엘리먼트로부터 도출된 값에 대해서 비교하도록 더 구성된다. 추가적으로, 프로세서(610)는, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(625) 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 이 실시예에서, 프로세서(610)는 현재 픽처의 디코딩 후에 픽처의 수를 결정, 수를 비교 및 픽처를 마크하도록 구성된다.

[0303] 도 24는 인코더(700)의 다른 실행 예의 개략적인 블록도이다. 이 예는, 인코더(700)의 하드웨어 실행에 대해서 특히 적합하다. 인코더(700)는 DPB(725)를 포함하여 구성되는 메모리(720)에 접속된 수 결정 유닛(730)을 포함하여 구성된다. 수 결정 유닛(730)는, 비디오 시퀀스의 현재 픽처가 디코딩되고 DPB(725) 내에 기억된 후에, 출력을 위해 필요한으로서 마크된 DPB(725) 내의 픽처의 수를 결정하도록 구성된다. 또한, 인코더(700)는 수 결정 유닛(730) 및 바람직하게는 메모리(720)에 접속된 비교기(740)를 포함하여 구성된다. 비교기(740)는 수를 값 sps_max_num_reorder_pics[HighestTid]에 대항해서 비교하도록 구성된다. 인코더의 마킹 유닛(760)은 메모리(720)에 접속되어, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(725) 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다.

[0304] 바람직하게는, 비교기(740)는, 수 결정 유닛(730)에 의해 결정된 픽처의 수를 수신하기 위해서, 수 결정 유닛(730)에 접속된다.

[0305] 도 25는, 하드웨어 실행을 위해 특히 적합한 인코더(800)의 또 다른 실행 예의 개략적인 블록도이다. 인코더(800)는 DPB(825)를 포함하여 구성되는 메모리(830)에 접속된 마킹 유닛(860)을 포함하여 구성된다. 마킹 유닛(860)은, i) 비디오 시퀀스의 현재 픽처에 대해서 RPS 내에 존재하지 않는 DPB 내의 모든 픽처(825)를 기준용으로 사용되지 않는으로서 마크하고, ii) DPB(825) 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나

의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마크하도록 구성된다. 픽처 앤프티 유닛(890)은 메모리(830)에 접속되고, DPB로부터(825), DPB(825) 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크된 소정의 픽처를 앤프티 또는 제거하도록 구성된다. 또한, 인코더(800)는 메모리(820)에 접속된 디코딩 유닛(805)을 포함하여 구성되고, 현재 픽처를 디코딩하도록 구성된다. 인코더(800)의 수 결정 유닛(830)은 메모리(830)에 접속되고 출력을 위해 필요한으로서 마크된 DPB(825) 내의 픽처의 수를 결정하도록 구성된다. 더욱이, 인코더(800)는 수 결정 유닛(830) 및 바람직하게는 메모리(830)에 접속된 비교기(840)를 포함하여 구성된다. 비교기(840)는 수를 적어도 하나의 규정된 신택스 엘리먼트로부터 도출된 값에 대해서 비교하도록 구성된다. 이 실시예에서, 또한, 마킹 유닛(860)은, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB(825) 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹하도록 구성된다. 바람직한 실시예에 있어서, 디코딩 유닛(805)이 현재 픽처를 디코딩한 후에, 수 결정 유닛(830)은 픽처의 수를 결정하도록 구성되고, 비교기(840)는 수를 비교하도록 구성되며, 마킹 유닛(840)은 픽처를 마크하도록 구성된다.

- [0306] 비교기(840)는, 바람직하게는, 수 결정 유닛(830)에 의해 결정된 픽처의 수를 수신하기 위해서 수 결정 유닛(830)에 접속된다.
- [0307] 상기된 바와 같이, 인코더는 기능 모듈의 그룹으로서 대안적으로 규정될 수 있는데, 여기서 기능 모듈은 프로세서상에서 구동하는 컴퓨터 프로그램으로서 실행될 수 있다.
- [0308] 도 23은 프로세서(610) 및 연관된 메모리(620)를 포함하여 구성되는 일례의 인코더(600)를 도시하는 개략적인 블록도이다.
- [0309] 따라서, 메모리(620) 내에 거주하는 컴퓨터 프로그램은, 프로세서(610)에 의해 실행될 때, 상기된 단계 및/또는 태스크의 적어도 부분을 수행하도록 구성된 적절한 기능 모듈로서 수립될 수 있다. 일례의 이러한 기능 모듈이 도 26에 도시된다. 이에 의해, 도 26은 기능 모듈(910-930)의 그룹을 포함하여 구성되는 일례의 인코더(900)를 도시하는 개략적인 블록도이다. 이를 모듈은, 비디오 시퀀스의 픽처를 나타내는 비트스트림의 현재 픽처가 디코딩되고 DPB 내에 기억된 후에, 출력을 위해 필요한으로서 마크된, DPB 내의 픽처 수를 결정하기 위해 수 결정 모듈(910)을 포함하여 구성된다. 또한, 인코더(900)는, 수를, 옵션으로, 하지만, 바람직하게는 수 결정 모듈(910)에 의해 결정함에 따라, 값 sps_max_num_reordered_pics[HighestTId]에 대해서 비교하기 위한 비교 모듈(920)을 포함하여 구성된다. 인코더(900)는, 옵션으로, 하지만, 바람직하게는 비교 모듈(920)에 의해 결정됨에 따라, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹하기 위한 마킹 모듈(930)을 더 포함하여 구성된다.
- [0310] 도 27은 기능 모듈(1000-1050)의 그룹으로 다른 예의 인코더(1000)를 도시하는 개략적인 블록도이다. 인코더(1000)는, 기준용으로 사용되지 않는으로서 비디오 시퀀스의 현재 픽처에 대해서 RPS 세트 내에 존재하지 않는 DPB 내의 모든 픽처를 마킹하고, DPB 내의 픽처의, 출력을 위해 필요한으로서 마크된, 제로, 하나의 또는 많은 픽처를 출력을 위해 필요하지 않는으로서 마킹하기 위한 마킹 모듈(1010)을 포함하여 구성된다. 인코더(1000)는, DPB로부터, DPB 내의 픽처의 기준용으로 사용되지 않는 및 출력을 위해 필요하지 않는으로서 마크되는 소정의 픽처를 앤프티 또는 제거하기 위한 앤프티 모듈(1020) 및 현재 픽처를 디코딩하기 위한 디코딩 모듈(1030)을 더 포함하여 구성된다. 추가적으로, 인코더(1000)는 출력을 위해 필요한으로서 마크된 DPB 내의 픽처 수를 결정하기 위한 수 결정 모듈(1040) 및, 옵션으로, 하지만, 바람직하게는 수 결정 모듈(1040)에 의해 결정됨에 따라, 수를 비트스트림 내에 존재하는 적어도 하나의 신택스 엘리먼트로부터 도출된 값에 대해서 비교하는 비교 모듈(1050)을 포함하여 구성된다.
- [0311] 실시예에 있어서, 더욱이, 마킹 모듈(1010)은, 옵션으로, 하지만, 바람직하게는 비교 모듈(1050)에 의해 결정됨에 따라, 수가 값보다 크면, 출력을 위해 필요한으로서 마크된 DPB 내의 픽처의, 출력 순서로 제1픽처인, 픽처를 출력을 위해 필요하지 않는으로서 마킹하기 위한 것이다.
- [0312] 실시예에 있어서, 디코딩 모듈(1030)이 현재 픽처를 디코딩한 후에, 수 결정 모듈(1040)이 픽처의 수를 결정하고, 비교 모듈(1050)이 수를 비교하며, 마킹 모듈(1010)이 상기 픽처를 마킹한다.
- [0313] 실시예에 있어서, 컴퓨터 프로그램은, 프로세서(610)(도 23 참조)에 의해 실행될 때, 컴퓨터가 프로세서(610) 또는 컴퓨터가 상기되고 도 21 또는 22에 나타낸 단계, 기능, 과정 및/또는 블록을 수행하게 하는, 프로그램 코드를 포함하여 구성된다.
- [0314] 소프트웨어 또는 컴퓨터 프로그램은 정상적으로 컴퓨터-판독 가능한 매체 상에서 수행되거나 기억된 컴퓨터 프

로그램 제품으로서 실현될 수 있다. 컴퓨터-관련 가능한 매체는, 이에 제한되지 않지만 ROM, RAM, CD, DVD, USB 메모리, HDD 스토리지 장치, 플래시 메모리, 또는 소정의 다른 통상적인 메모리 장치를 포함하는, 하나 이상의 제거가능한 또는 비-제거가능한 메모리 장치를 포함할 수 있다. 따라서, 컴퓨터 프로그램은 그 처리 회로에 의해 실행하기 위해 컴퓨터의 동작 메모리 또는 등가의 처리 장치에 로드될 수 있다.

[0315] 도 23-27에 나타낸 바와 같은 인코더(600, 700, 800, 900, 1000)는, 바람직하게는, HEVC-컴플라이언트 인코더이다. 그런데, 실시예는 HEVC에 제한되지 않는 것에 유의해야 한다.

[0316] 소정의 도 16-20의 디코더(100, 200, 300, 400, 500) 및 소정의 도 23-27의 인코더(600, 700, 800, 900, 1000)는, 예를 들어 모바일 단말로 실행될 수 있다. 예를 들어, 디코더(100, 200, 300, 400, 500)는 비디오 스트림을 디스플레이하기 위한 비디오 카메라 또는 소정의 다른 장치 내의 수신기 내에 위치될 수 있다. 인코더(600, 700, 800, 900, 1000)는, 예를 들어 모바일 장치 내의 비디오 카메라 내의 전송기 내에 위치될 수 있다.

[0317] 도 28은 실시예에 따른 모바일 단말(1100)의 개략적인 블록도이다. 모바일 단말(1100)은, 소정의 도 16-20에 나타낸 바와 같은 디코더 및/또는 소정의 도 23-27에 나타낸 바와 같은 인코더와 같은, 실시예에 따른 디코더(100, 200, 300, 400, 500) 및/또는 실시예에 따른 인코더(600, 700, 800, 900, 1000)를 포함하여 구성된다.

[0318] 모바일 단말(1100)은, 바람직하게는, 또한, 외부 유닛과의 통신, 전형적으로 와이어리스 통신만 아니라 대안적으로, 또는 추가적으로, 와이어 통신을 가능하게 하기 위한 입력 및 출력(I/O) 유닛(1110)을 포함하여 구성된다. I/O 유닛(1110)은, 와이어리스 통신을 위한 전송기 및 수신기, 또는 송수신기로서 실행될 수 있다. 한편, I/O 유닛(1110)는, 와이어 통신을 수행할 수 있는, 일반적인 I/O 유닛 또는 포트(1110)로 될 수 있다. 모바일 단말(1100)이 인코더(600, 700, 800, 900, 1000)로 실행되면, I/O 유닛(1110)은, 바람직하게는, 인코더(600, 700, 800, 900, 1000)에 의해 생성됨에 따라 코딩된 비디오 시퀀스를 나타내는 비트스트림을 전송 또는 출력하도록 구성된다. 대응해서, 모바일 단말(1100)이 디코더(100, 200, 300, 400, 500)를 포함하여 구성되면, I/O 유닛(1110)은, 바람직하게는, 코딩된 비디오 시퀀스를 나타내는 비트스트림을 수신 또는 입력하도록 구성된다.

[0319] 모바일 단말(1100)은 코딩된 비디오 시퀀스의 코딩된 팩처를 기억하도록 구성된 메모리(1120)를 포함하여 구성된다. 이를 코딩된 팩처는 모바일 단말(1100) 자체에 의해 생성될 수도 있다. 이 경우, 모바일 단말(1100)은, 바람직하게는, 접속된 인코더(600, 700, 800, 900, 1000)와 함께 미디어 엔진 또는 레코더(도시 생략)를 포함하여 구성된다. 한편, 코딩된 비디오 시퀀스는 몇몇 다른 장치에 의해 생성되어, 모바일 단말(1100)에 전송된다.

[0320] 코딩된 팩처는 메모리(1120)로부터 디코더(100, 200, 300, 400, 500)로 유입된다. 그 다음, 디코더(100, 200, 300, 400, 500)는, 코딩된 팩처를 디코딩된 팩처로 디코딩한다. 디코딩된 팩처는 미디어 플레이어(1130)에 제공되는데, 이는 비디오 시퀀스의 디코딩된 팩처를 모바일 단말(1100)의 또는 이에 접속된 디스플레이 또는 스크린(1140) 상에 디스플레이 가능한 비디오 데이터로 렌더링하도록 구성된다.

[0321] 도 28에서, 모바일 단말(1100)은, 디코더(100, 200, 300, 400, 500) 및 미디어 플레이어(1130)의 부분으로서 실행된 디코더(100, 200, 300, 400, 500)를 갖는 미디어 플레이어(1130) 양쪽을 포함하여 구성되는 것으로서 도시되었다. 그런데, 이는, 단지 예시적으로 나타낸 것이고, 모바일 단말(1100)에 대한 예의 실행 실시예를 제한하는 것은 아니다. 또한, 분산된 실행이 가능한한데, 여기서 디코더(100, 200, 300, 400, 500) 및 미디어 플레이어(1130)는 2개의 물리적으로 분리된 장치로 제공되고, 본 명세서에서 사용된 바와 같이 모바일 단말(1100)의 범위 내에서 가능하게 된다. 또한, 디스플레이(1140)는 모바일 단말(1100)에 접속된 분리 장치로서 제공될 수 있는데, 여기서 실제 데이터 처리가 발생한다.

[0322] 모바일 단말(1100)은 코딩된 팩처의 코딩된 비디오 시퀀스 상에서 동작하는 미디어 디코딩 기능을 갖는 소정의 장치가 될 수 있으므로, 이에 의해 팩처를 디코딩하고, 비디오 데이터를 이용가능하게 한다. 이러한 모바일 단말(1100)의 비 제한적인 예는 모바일 템파운 및 다른 포터블 미디어 플레이어, 컴퓨터, 디코더, 게임 콘솔 등을 포함한다.

[0323] 소정의 도 23-27에 나타낸 바와 같은 실시예의 인코더(600, 700, 800, 900, 1000) 및/또는 소정의 도 16-20에 나타낸 바와 같은 실시예의 디코더(100, 200, 300, 400, 500)가, 도 29에 나타낸 바와 같이, 네트워크 노드(2)에서 실행될 수 있다.

[0324] 도 29에 도시한 바와 같이, 인코더(600, 700, 800, 900, 1000) 및/또는 디코더(100, 200, 300, 400, 500)는 송신 유닛(3)과 수신 유닛(4) 간의 통신 네트워크(1) 내의 네트워크 노드(2)에서 실행될 수 있다. 이러한 네트워크 노드(2)는, 예를 들어, 다른 비디오 솔루션, 프레임 레이트, 웹리티, 비트 레이트 및 코딩 표준 사이에서

비디오를 변환하기 위한 장치가 될 수 있다. 네트워크 노드(2)는, 무선-기반 네트워크와 같은, 통신 네트워크(1) 내의 무선 기지국, 노드-B 또는 소정의 다른 네트워크 노드 형태로 될 수 있다.

[0325] 또한, 실시예의 인코더 및/또는 디코더는 미디어 어웨어 네트워크 엘리먼트(Media Aware Network Element)와 같은 비트스트림 상에서 동작하는 소정의 엘리먼트로 제공될 수 있다.

[0326] 실시예는 HEVC에 제한되지 않지만, 스케일러블 확장 또는 멀티뷰 확장과 같은 소정의 HEVC의 확장 또는 다른 비디오 코덱에 적용될 수 있다.

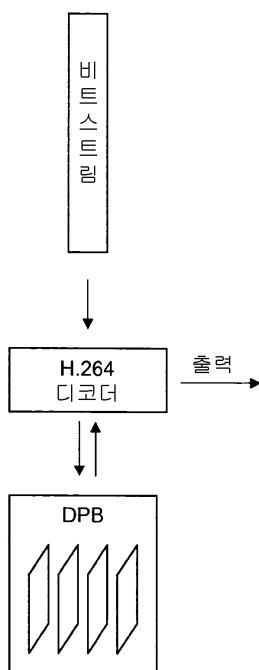
[0327] 상기된 실시예는 본 발명의 몇몇 예시적인 예로서 이해된다. 본 기술 분야의 당업자는, 다양한 수정, 조합 및 변화가 본 발명의 범위로부터 벗어남이 없이 실시예로 만들어질 수 있는 것으로 이해한다. 특히, 다른 실시예의 다른 부분 해결책은 기술적으로 가능한 다른 구성으로 조합될 수 있다. 그런데, 본 발명의 범위는 첨부된 청구항에 의해 규정된다.

부호의 설명

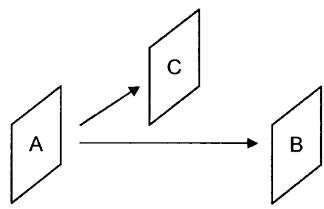
[0328] 100 - 디코더, 110 - 프로세서,
125 - DPB,
600 - 인코더,

도면

도면1



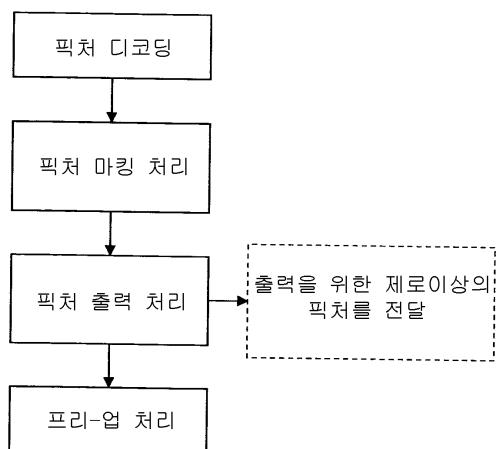
도면2



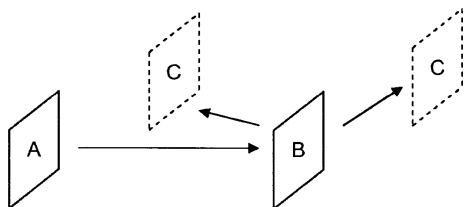
출력 순서:
디코딩 순서:

1	2	3
1	3	2

도면3



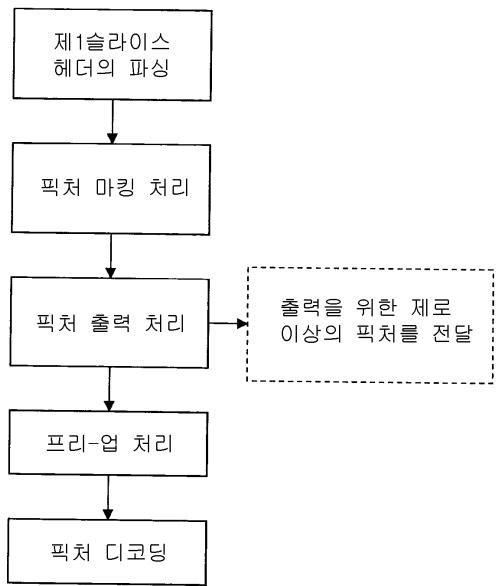
도면4



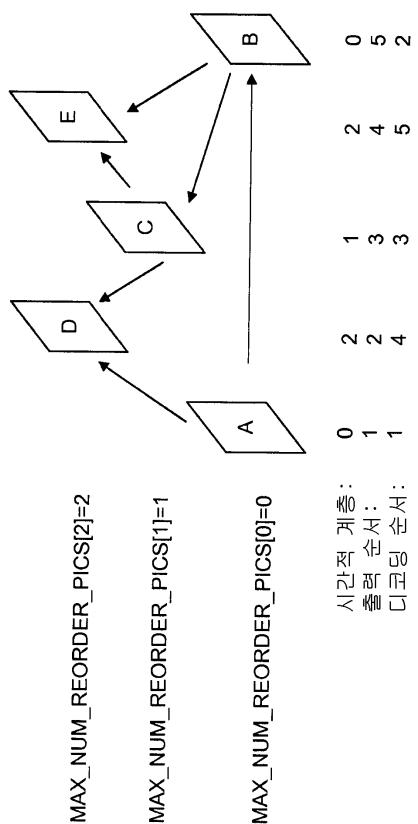
출력 순서:
디코딩 순서:

1	2?	3	4?
1	3	2	2

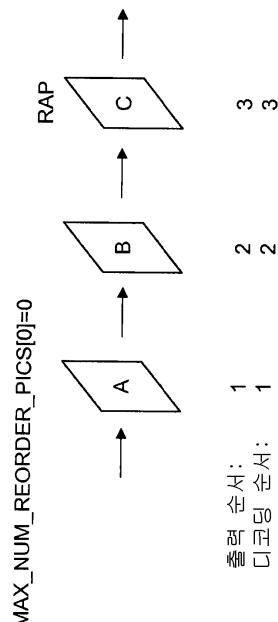
도면5



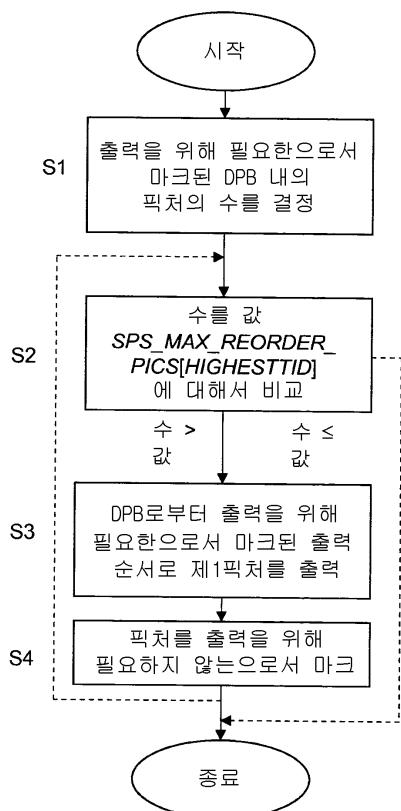
도면6



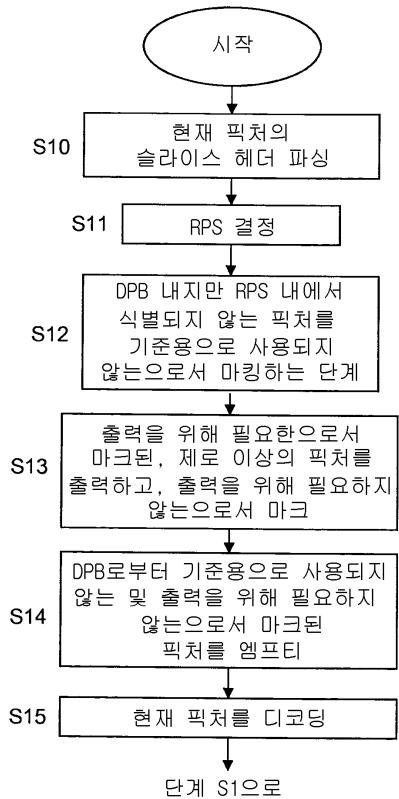
도면7



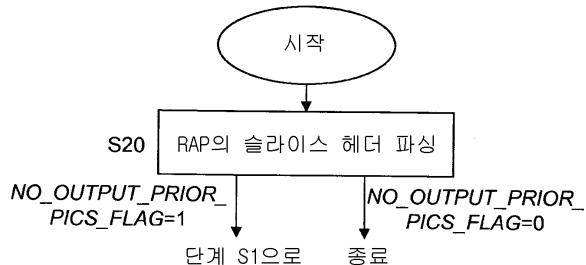
도면8



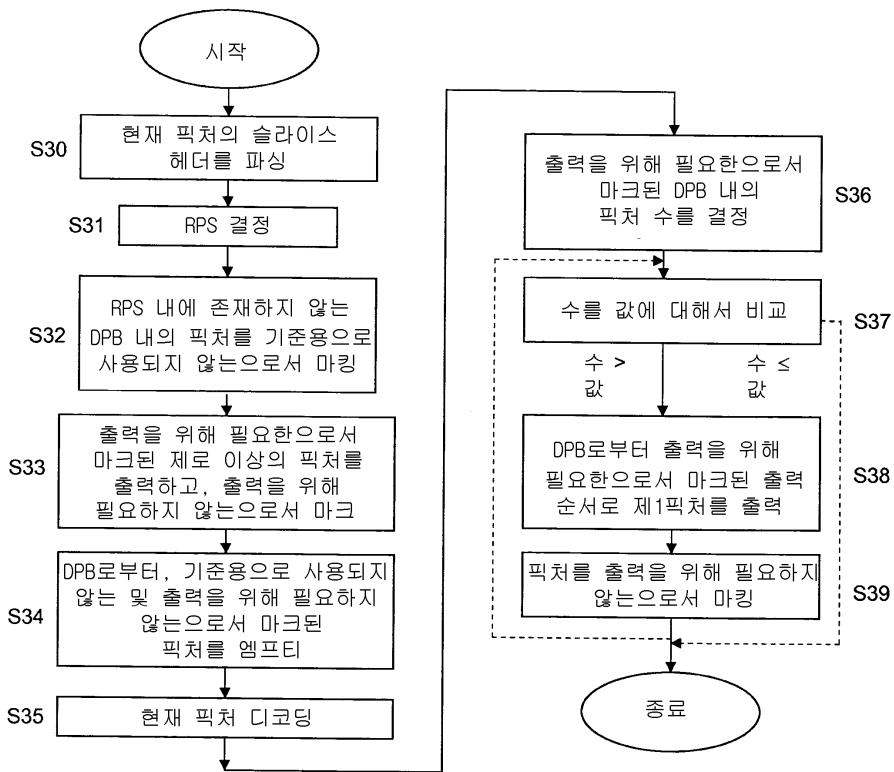
도면9



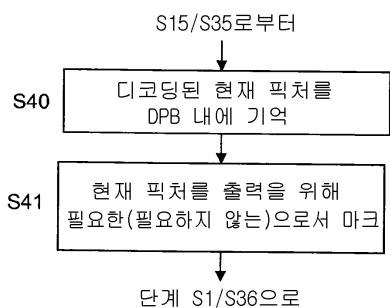
도면10



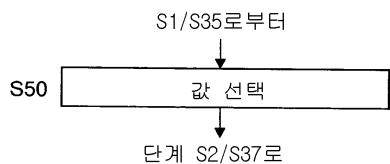
도면11



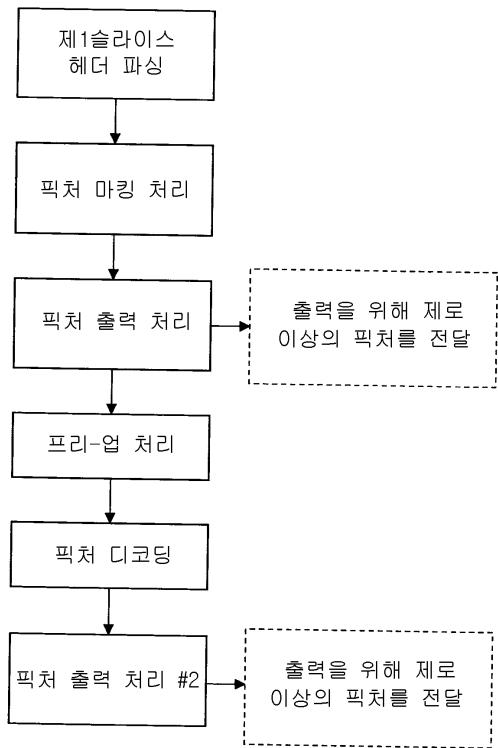
도면12



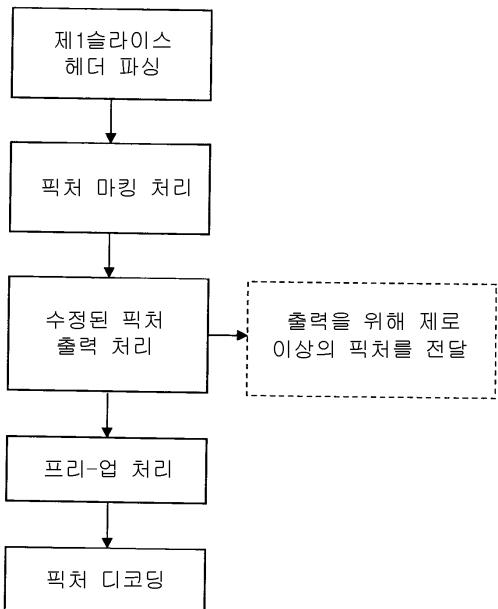
도면13



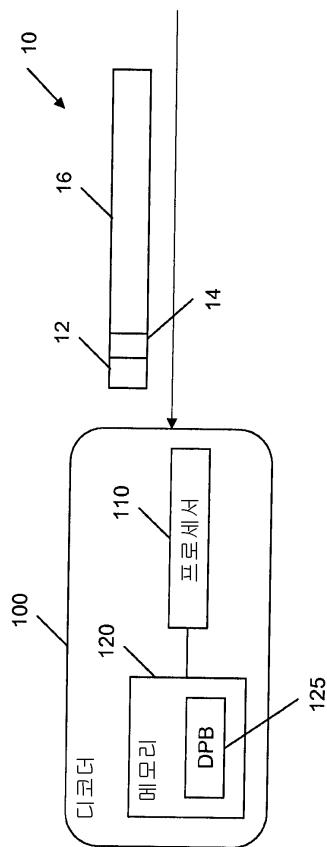
도면14



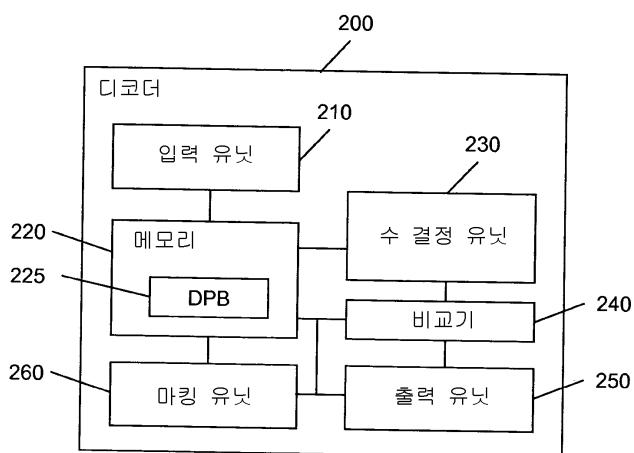
도면15



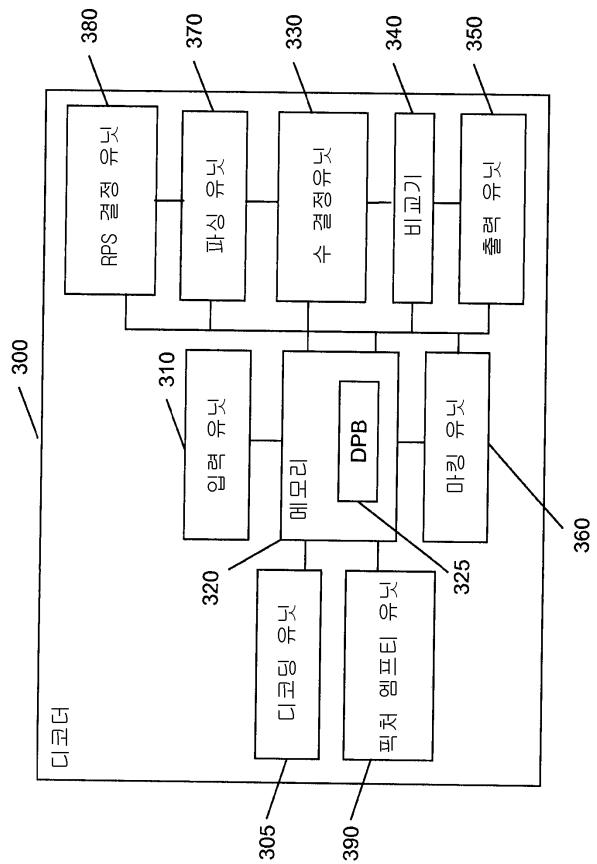
도면16



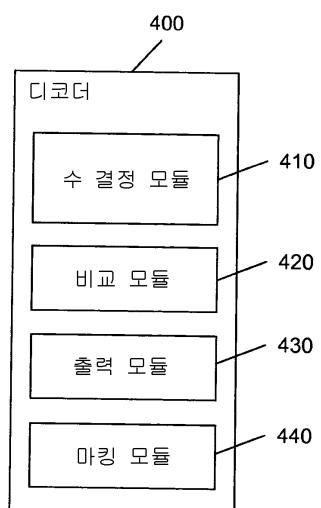
도면17



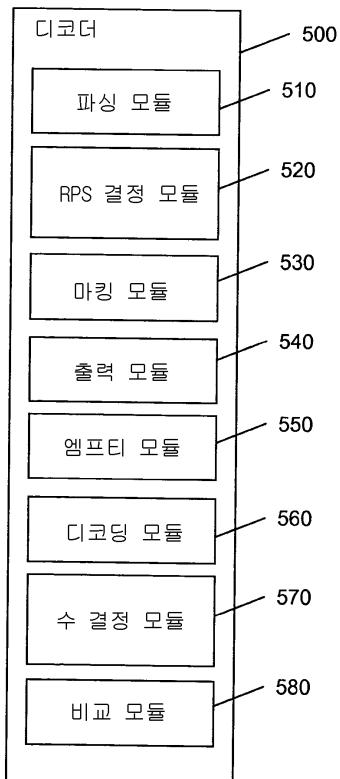
도면18



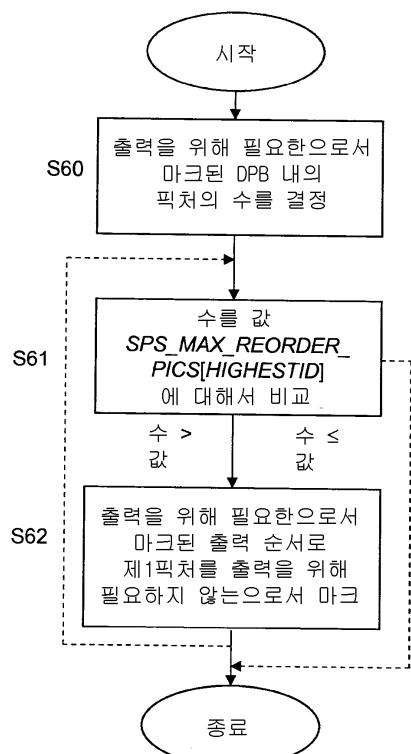
도면19



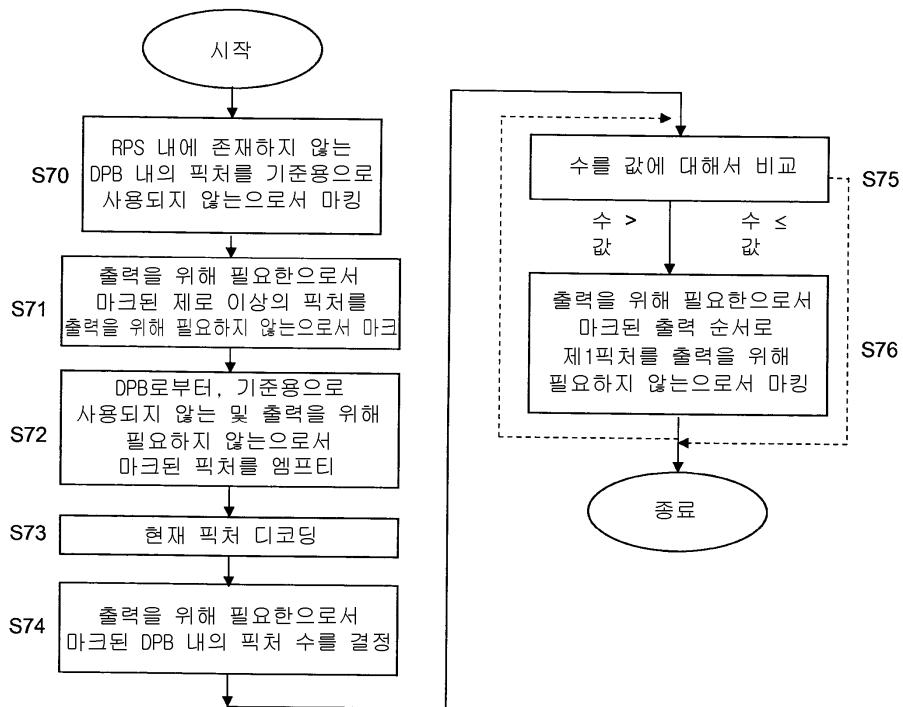
도면20



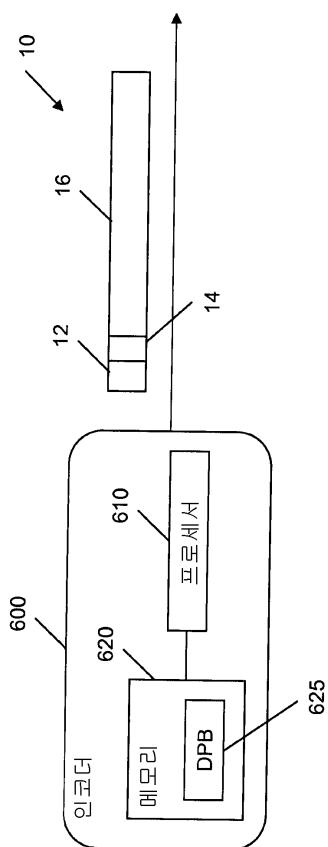
도면21



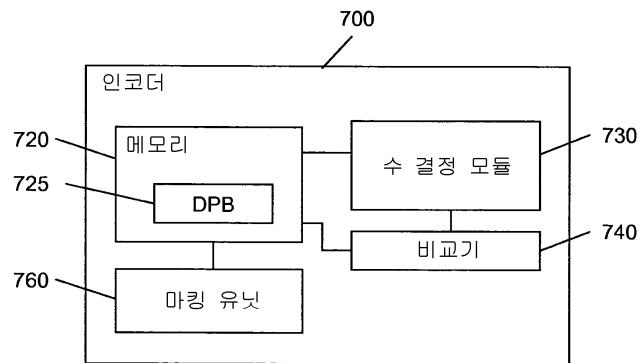
도면22



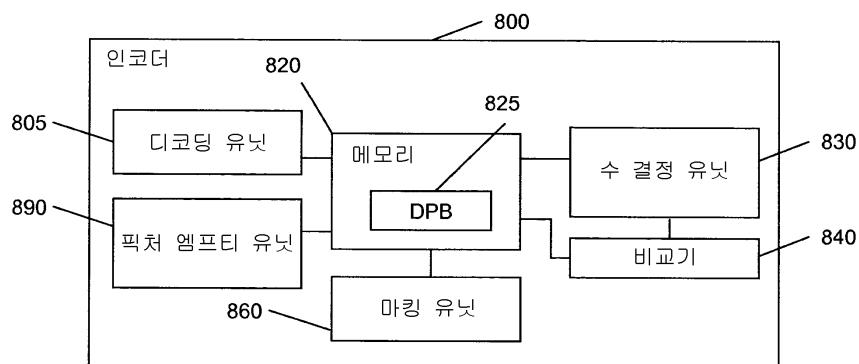
도면23



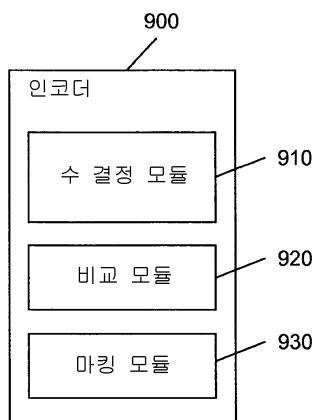
도면24



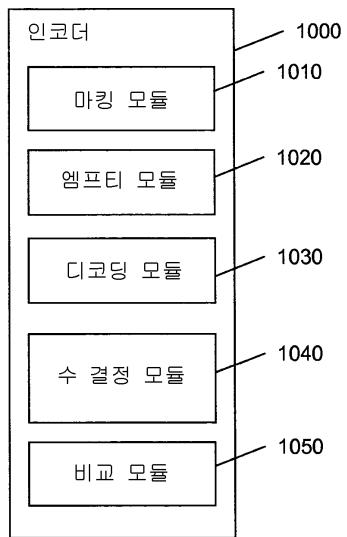
도면25



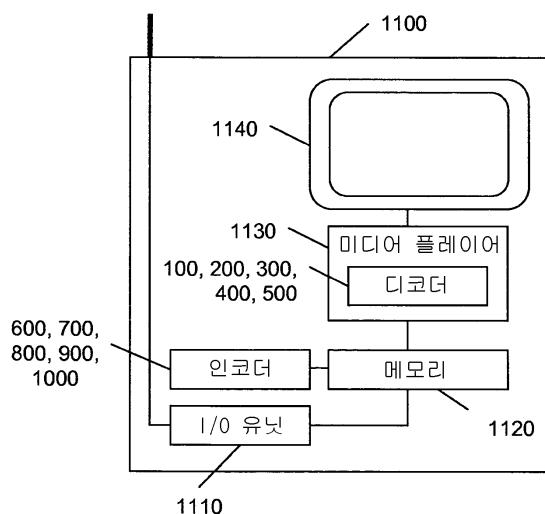
도면26



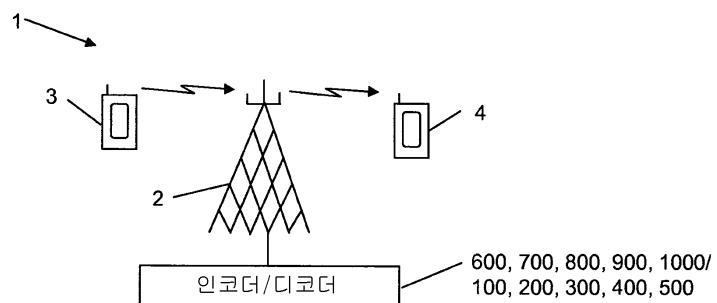
도면27



도면28



도면29



도면30

계층 sps_max_num_reordered_pic

