

(19) 日本国特許庁 (JP)

## (12) 特 許 公 報 (B2)

(11) 特許番号

特許第6396439号  
(P6396439)

(45) 発行日 平成30年9月26日 (2018.9.26)

(24) 登録日 平成30年9月7日 (2018.9.7)

(51) Int. Cl.

F I

HO 4 N	19/129	(2014.01)	HO 4 N	19/129
HO 4 N	19/176	(2014.01)	HO 4 N	19/176
HO 4 N	19/70	(2014.01)	HO 4 N	19/70
HO 4 N	19/463	(2014.01)	HO 4 N	19/463
HO 4 N	19/157	(2014.01)	HO 4 N	19/157

請求項の数 15 (全 51 頁) 最終頁に続く

(21) 出願番号	特願2016-517994 (P2016-517994)
(86) (22) 出願日	平成26年6月5日 (2014.6.5)
(65) 公表番号	特表2016-524409 (P2016-524409A)
(43) 公表日	平成28年8月12日 (2016.8.12)
(86) 国際出願番号	PCT/US2014/041085
(87) 国際公開番号	W02014/197691
(87) 国際公開日	平成26年12月11日 (2014.12.11)
審査請求日	平成29年5月9日 (2017.5.9)
(31) 優先権主張番号	61/831, 581
(32) 優先日	平成25年6月5日 (2013.6.5)
(33) 優先権主張国	米国 (US)
(31) 優先権主張番号	14/295, 540
(32) 優先日	平成26年6月4日 (2014.6.4)
(33) 優先権主張国	米国 (US)

(73) 特許権者	595020643
	クォアルコム・インコーポレイテッド
	QUALCOMM INCORPORATED
	アメリカ合衆国、カリフォルニア州 92
	121-1714、サン・ディエゴ、モア
	ハウス・ドライブ 5775
(74) 代理人	100108855
	弁理士 蔵田 昌俊
(74) 代理人	100109830
	弁理士 福原 淑弘
(74) 代理人	100158805
	弁理士 井関 守三
(74) 代理人	100194814
	弁理士 奥村 元宏

最終頁に続く

(54) 【発明の名称】 残差差分パルスコード変調 (DPCM) 拡張ならびに変換スキップ、回転、および走査との調和

## (57) 【特許請求の範囲】

## 【請求項 1】

ビデオデータを復号する方法であって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調 (DPCM) が適用される方向を示す情報を復号することと、

前記方向を示す前記情報に基づいて前記第1の残差ブロックの走査順序を決定することと、ここにおいて、前記決定された走査順序は、第2の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記復号した情報に示された前記方向と同じ方向を用いて前記第2の残差ブロックが残差DPCMを適用された場合に、前記第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第1の残差ブロックの前記残差データをエントロピー復号することと、

前記復号した残差データに基づいて前記現在のブロックを再構成することとを備える、方法。

## 【請求項 2】

前記現在のブロックの前記ベクトルによって参照される前記予測ブロックと前記現在のブロックとの間の前記差分から生成された前記残差データは、残差値をピクセル領域から変換領域に変換する変換が前記残差値に適用されることなく前記予測ブロックと前記現在のブロックとの間の前記差分からの前記残差値を含む残差データを備える、請求項1に記

載の方法。

【請求項 3】

前記残差データをエントロピー復号することは、前記決定された走査順序に基づいて前記第 1 の残差ブロックの  $4 \times 4$  サブブロックをエントロピー復号することを備える、請求項 1 に記載の方法。

【請求項 4】

残差 DPCM が前記第 1 の残差ブロックに適用されるかどうかを示す情報を復号することと、

残差 DPCM が前記第 1 の残差ブロックに適用されるかどうかを示す前記復号した情報に基づいて、残差 DPCM が前記第 1 の残差ブロックに適用されるかどうかを決定することと、をさらに備え

残差 DPCM が適用される前記方向を示す情報を復号することは、残差 DPCM が前記第 1 の残差ブロックに適用されることを決定した場合、残差 DPCM が適用される前記方向を示す情報を復号することを備え、

好ましくは、残差 DPCM が前記第 1 の残差ブロックに適用されていないことを決定する場合、前記走査順序が対角線走査になることを決定する、請求項 1 に記載の方法。

【請求項 5】

ビデオデータを符号化する方法であって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第 1 の残差ブロックに残差差分パルスコード変調 (DPCM) が適用される方向を決定することと、

前記残差 DPCM が適用される前記決定した方向に基づいて前記第 1 の残差ブロックの走査順序を決定することと、ここにおいて、前記決定された走査順序は、第 2 の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記残差 DPCM が前記第 1 の残差ブロックに適用される前記決定した方向と同じ方向を用いて前記第 2 の残差ブロックが残差 DPCM を適用された場合に、前記第 2 の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第 1 の残差ブロックの前記残差データをエントロピー符号化することと、

残差 DPCM が適用される前記決定した方向を示す情報を符号化することと、

前記符号化した残差データと残差 DPCM が適用される前記決定した方向を示す前記情報とを出力することとを備える、方法。

【請求項 6】

前記現在のブロックの前記ベクトルは動きベクトルを備え、前記第 1 の残差ブロックは、前記現在のブロックのインター予測から生成され、前記現在のブロックのインター予測では、前記予測ブロックは前記現在のブロックと異なるピクチャ内にある、請求項 1 または請求項 5 に記載の方法。

【請求項 7】

前記現在のブロックの前記ベクトルはブロックベクトルを備え、前記第 1 の残差ブロックは、前記現在のブロックのイントラブロックコピー予測から生成され、前記現在のブロックのイントラブロックコピー予測では、前記予測ブロックは、前記現在のブロックと同じピクチャ内にある、請求項 1 または請求項 5 に記載の方法。

【請求項 8】

残差 DPCM が適用される前記方向は、水平または垂直方向であり、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 2 の残差ブロックが、水平残差 DPCM を適用され垂直走査を使用した場合、前記垂直走査を決定すること、または

前記第 2 の残差ブロックが、垂直残差 DPCM を適用され水平走査を使用した場合、前記水平走査を決定すること

のうちの 1 つを備える、請求項 1 または請求項 5 に記載の方法。

10

20

30

40

50

**【請求項 9】**

前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定することをさらに備え、

残差 D P C M が適用される前記方向は、水平または垂直方向であり、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、水平残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること、または

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、垂直残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること

のうちの 1 つを備える、請求項 1 または請求項 5 に記載の方法。

**【請求項 10】**

前記しきい値サイズは、 $8 \times 8$  を備える、請求項 9 に記載の方法。

**【請求項 11】**

残差 D P C M が適用される前記方向は、水平または垂直方向であり、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 2 の残差ブロックが、水平残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること、または

前記第 2 の残差ブロックが、垂直残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること

のうちの 1 つを備える、請求項 1 または請求項 5 に記載の方法。

**【請求項 12】**

前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定することをさらに備え、

残差 D P C M が適用される前記方向は、水平または垂直方向であり、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、水平残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること、または

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、垂直残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること

のうちの 1 つを備える、請求項 1 または請求項 5 に記載の方法。

**【請求項 13】**

ビデオデータを復号するためのデバイスであって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第 1 の残差ブロックに残差差分パルスコード変調 (D P C M) が適用される方向を示す情報を復号するための手段と、ここにおいて、前記方向を示す前記情報は、垂直残差 D P C M または水平残差 D P C M のうちの 1 つを示す情報を備える、

前記方向を示す前記情報に基づいて前記第 1 の残差ブロックの走査順序を決定するための手段と、ここにおいて、前記第 1 の残差ブロックの前記走査順序を決定するための前記手段は、

前記情報が水平残差 D P C M を示した場合、および前記第 1 の残差ブロックのサイズが  $8 \times 8$  以下である場合、垂直走査を決定するための手段と、

前記情報が垂直残差 D P C M を示した場合、および前記第 1 の残差ブロックの前記サイズが  $8 \times 8$  以下である場合、水平走査を決定するための手段と

を備え、

前記決定された走査順序に基づいて前記第 1 の残差ブロックの前記残差データをエント

10

20

30

40

50

ロピー復号するための手段と、

前記復号した残差データに基づいて前記現在のブロックを再構成するための手段とを備える、デバイス。

【請求項 14】

ビデオデータを符号化するためのデバイスであって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第 1 の残差ブロックに残差差分パルスコード変調 ( D P C M ) が適用される方向を決定するための手段と、

前記残差 D P C M が適用される前記決定した方向に基づいて前記第 1 の残差ブロックの走査順序を決定するための手段と、ここにおいて、前記決定された走査順序は、第 2 の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記残差 D P C M が前記第 1 の残差ブロックに適用される前記決定した方向と同じ方向を用いて前記第 2 の残差ブロックが残差 D P C M を適用された場合に、前記第 2 の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第 1 の残差ブロックの前記残差データをエントロピー符号化するための手段と、

残差 D P C M が適用される前記決定した方向を示す情報を符号化するための手段と、

前記符号化した残差データと残差 D P C M が適用される前記決定した方向を示す前記情報とを出力するための手段とを備える、デバイス。

【請求項 15】

実行されるとき、ビデオデータをコード化するためのデバイス用のビデオコードに、請求項 1 から 12 のうちのいずれか 1 つに記載の方法を実行させる命令が記憶された、コンピュータ可読記憶媒体。

【発明の詳細な説明】

【技術分野】

【0001】

[0001] 本出願は、その内容全体が参照により本明細書に組み込まれる、2013 年 6 月 5 日に提出された米国仮出願第 61/831,581 号の利益を主張する。

【0002】

[0002] 本開示は、ビデオコーディングおよび圧縮に関する。

【背景技術】

【0003】

[0003] デジタルビデオ機能は、デジタルテレビジョン、デジタルダイレクトブロードキャストシステム、ワイヤレスブロードキャストシステム、携帯情報端末 ( P D A )、ラップトップまたはデスクトップコンピュータ、デジタルカメラ、デジタル記録デバイス、デジタルメディアプレーヤ、ビデオゲームデバイス、ビデオゲームコンソール、携帯電話または衛星無線電話、ビデオ遠隔会議デバイスなどを含む、広範囲にわたるデバイスに組み込まれ得る。デジタルビデオデバイスは、デジタルビデオ情報をより効率的に送信、受信および記憶するための、MPEG-2、MPEG-4、ITU-T H.263、ITU-T H.264/MPEG-4、Part 10、アドバンスドビデオコーディング ( A V C : Advanced Video Coding ) によって定義された規格、現在開発中の高効率ビデオコーディング ( HEVC : High Efficiency Video Coding ) 規格、およびそのような規格の拡張に記載されているビデオ圧縮技法など、ビデオ圧縮技法を実装する。

【0004】

[0004] ビデオ圧縮技法は、ビデオシーケンスに固有の冗長性を低減または除去するために、空間的 ( イントラピクチャ ) 予測および / または時間的 ( インターピクチャ ) 予測を実行する。ブロックベースのビデオコーディングの場合、ビデオスライスが、ツリーブロック、コーディングユニット ( C U ) および / またはコーディングノードと呼ばれることもあるビデオブロックに区分され得る。ピクチャのイントラコード化 ( I ) スライスにおけるビデオブロックは、同じピクチャ内の隣接ブロックにおける参照サンプルに対する空

間的予測を使用して符号化される。ピクチャのインターコード化（PまたはB）スライス内のビデオブロックは、同じピクチャ中の隣接ブロック内の参照サンプルに対する空間的予測、または他の参照ピクチャ中の参照サンプルに対する時間的予測を使用し得る。ピクチャはフレームと呼ばれることがあり、参照ピクチャは参照フレームと呼ばれることがある。

#### 【発明の概要】

##### 【0005】

[0005]一般に、本開示で説明する1つまたは複数の技法は、残差差分パルスコード変調（残差DPCMまたはRDPCM）が適用される際のコーディングツールの調和に関する。いくつかの例では、残差ブロックにRDPCMが適用される場合、残差ブロックに変換は適用されない（すなわち、変換がスキップまたはバイパスされる残差ブロックにのみRDPCMが適用される）。いくつかの例では、現在のブロックをイントラ予測することから生成された残差ブロックにRDPCMが適用される場合、RDPCMの順序（たとえば、方向）に基づいて残差ブロックに一定の走査順序が使用される。

10

##### 【0006】

[0006]本開示で説明する1つまたは複数の技法は、この概念をインター予測ブロックおよびイントラブロックコピー（イントラBC）予測ブロックに拡張する。たとえば、1つまたは複数の技法は、RDPCMが適用される場合、インター予測またはイントラBC予測から生成された残差ブロックにおいて使用するための走査順序を決定し、その結果、決定された走査順序は、イントラ予測を使用して残差ブロックが生成される場合、および同

20

##### 【0007】

[0007]一例では、本開示は、ビデオデータを復号する方法について説明し、本方法は、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調（DPCM）が適用される方向を示す情報を復号することと、方向を示す情報に基づいて第1の残差ブロックに関する走査順序を決定することと、ここにおいて、決定された走査順序は、第2の残差ブロックが現在のブロックをイントラ予測することから生成される場合、および復号情報に示される方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用される場合に第2の残差ブロックにおいて使用されるものと同じ走査順序となることが必要である、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー復号することと、復号残差データに基づいて現在のブロックを再構成することとを備える。

30

##### 【0008】

[0008]一例では、本開示は、ビデオデータを符号化する方法について説明し、本方法は、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調（DPCM）が適用されるべき方向を決定することと、残差DPCMが適用される決定方向に基づいて第1の残差ブロックに関する走査順序を決定することと、ここにおいて、決定された走査順序は、第2の残差ブロックが現在のブロックをイントラ予測することから生成される場合、および第1の残差ブロックに残差DPCMが適用される決定方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用される場合に第2の残差ブロックにおいて使用されるものと同じ走査順序となることが必要である、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー符号化することと、残差DPCMが適用される決定方向を示す情報を符号化することと、符号化残差データと残差DPCMが適用される決定方向を示す情報とを出力することとを備える。

40

##### 【0009】

[0009]一例では、本開示は、ビデオデータを復号するためのデバイスについて説明し、

50

本デバイスは、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックを記憶するように構成されたビデオデータメモリと、ビデオデコーダとを備え、ビデオデコーダが、第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用される方向を示す情報を復号することと、方向を示す情報に基づいて第1の残差ブロックに関する走査順序を決定することと、ここにおいて、決定された走査順序は、第2の残差ブロックが現在のブロックをイントラ予測することから生成される場合、および復号情報に示される方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用される場合に第2の残差ブロックにおいて使用されるものと同じ走査順序となることが必要である、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー復号することと、復号残差データに基づいて現在のブロックを再構成することとを行うように構成される。

10

【0010】

[0010]一例では、本開示は、ビデオデータを符号化するためのデバイスについて説明し、本デバイスは、現在のブロックに関する予測ブロックを記憶するように構成されたビデオデータメモリと、ビデオエンコーダとを備え、ビデオエンコーダは、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用されるべき方向を決定することと、残差DPCMが適用される決定方向に基づいて第1の残差ブロックに関する走査順序を決定することと、ここにおいて、決定された走査順序は、第2の残差ブロックが現在のブロックをイントラ予測することから生成される場合、および第1の残差ブロックに残差DPCMが適用される決定方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用される場合に第2の残差ブロックにおいて使用されるものと同じ走査順序となることが必要である、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー符号化することと、残差DPCMが適用される決定方向を示す情報を符号化することと、符号化残差データと残差DPCMが適用される決定方向を示す情報とを出力することとを行うように構成される。

20

【0011】

[0011]一例では、本開示は、ビデオデータを復号するためのデバイスについて説明し、本デバイスは、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用される方向を示す情報を復号するための手段と、ここにおいて、方向を示す情報は垂直残差DPCMまたは水平残差DPCMのうちの1つを示す情報を備える、方向を示す情報に基づいて第1の残差ブロックに関する走査順序を決定するための手段とを備えており、ここにおいて、第1の残差ブロックに関する走査順序を決定するための手段は、情報が水平残差DPCMを示す場合、および第1の残差ブロックのサイズが $8 \times 8$ 以下である場合に垂直走査を決定するための手段と、情報が垂直残差DPCMを示す場合、および第1の残差ブロックのサイズが $8 \times 8$ 以下である場合に水平走査を決定するための手段とを備える。本デバイスは、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー復号するための手段と、復号残差データに基づいて現在のブロックを再構成するための手段とをさらに備える。

30

40

【0012】

[0012]一例では、本開示は、記憶された命令を有するコンピュータ可読記憶媒体について説明し、これらの命令は、実行されるとき、ビデオデータを符号化するためのデバイスのためのビデオエンコーダに、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用されるべき方向を決定することと、ここにおいて、決定方向は垂直残差DPCMまたは水平残差DPCMのうちの1つを備える、残差DPCMが適用される決定方向に基づいて第1の残差ブロックに関する走査順序を決定することと、ここにおいて、第1の残差ブロックの走査順序を決定するために、これらの命令は、ビデオエンコーダに、決定方向が水平残差DPCMである場合、および第1の残

50

差ブロックのサイズが  $8 \times 8$  以下である場合に垂直走査を決定させ、または決定方向が垂直残差 DPCM である場合、および第 1 の残差ブロックのサイズが  $8 \times 8$  以下である場合に水平走査を決定させる、決定された走査順序に基づいて第 1 の残差ブロックの残差データをエントロピー符号化することと、残差 DPCM が適用される決定方向を示す情報を符号化することと、符号化残差データと残差 DPCM が適用される決定方向を示す情報とを出力することとを行わせる。

【 0 0 1 3 】

[0013] 1 つまたは複数の例の詳細は、添付の図面および以下の説明において述べられる。他の特徴、目的、および利点は、その説明および図面から、ならびに特許請求の範囲から明らかになるであろう。

【図面の簡単な説明】

【 0 0 1 4 】

【図 1】[0014] 本開示の技法を利用し得る、例示的なビデオコーディングシステムを示すブロック図。

【図 2】[0015] 本開示の技法を実装し得る、例示的なビデオエンコーダを示すブロック図。

【図 3】[0016] 本開示の技法を実装し得る、例示的なビデオデコーダを示すブロック図。

【図 4 A】[0017] 概垂直モードのための残差 DPCM 方向を示す図。

【図 4 B】[0018] 概水平モードのための残差 DPCM 方向を示す図。

【図 5】[0019] 本開示による、ビデオデータを符号化する例示的な技法を示すフローチャート。

【図 6】[0020] 本開示による、ビデオデータを復号する例示的な技法を示すフローチャート。

【発明を実施するための形態】

【 0 0 1 5 】

[0021] ビデオコーディングでは、ビデオコーデ（たとえば、ビデオエンコーダまたはビデオデコーダ）は、予測ブロックを形成する。ビデオエンコーダは、予測ブロックと現在のブロック（たとえば、予測されつつあるブロック）との間の残差と呼ばれる差分を決定する。残差値は、残差ブロックを形成する。ビデオデコーダは、残差ブロックを受信し、現在のブロックを再構成するために予測ブロックに残差ブロックの残差値を加算する。インター予測では、予測ブロックは、現在のブロックと異なるピクチャ内にあるか、または異なるピクチャのサンプルに基づいており、動きベクトルによって識別される。イントラ予測では、予測ブロックは、現在のブロックと同じピクチャ内のサンプルから形成されており、イントラ予測モードによって形成される。イントラブロックコピー（イントラ BC）予測では、予測ブロックは、現在のブロックと同じピクチャ内にあり、ブロックベクトルによって識別される。

【 0 0 1 6 】

[0022] 出力される必要がある残差ブロックのデータ量を低減させるために、ビデオエンコーダは、残差 DPCM または RDPCM と呼ばれる、残差ブロックに関する差分パルス符号変調（DPCM）を利用し得る。残差 DPCM では、ビデオエンコーダは、前の行または列の残差値に基づいて残差ブロックの行または列の残差値を予測する。一例として、ビデオエンコーダは、行 0 の再構成された残差値から行 1 の残差値を減算する（たとえば、行 0 の第 1 の残差値から行 1 の第 1 の残差値を減算する、行 0 の第 2 の残差値から行 1 の第 2 の残差値を減算する、など）。ビデオエンコーダは、行 0 では残差値を信号伝送するが、行 1 では差分値を信号伝送し、行 2 では、行 1 の再構成された値との差分値を信号伝送する、など。ビデオエンコーダは、列ベースの残差 DPCM において同様の技法を実行し得る。本開示で説明するように、減算は、減算結果に等しい値を決定することを指し、減算するか、または負の値を加算することによって実行され得る。

【 0 0 1 7 】

[0023] いくつかの例では、連続する行または列の残差値間の差分を符号化することは、

10

20

30

40

50

実際の残差値を符号化することよりも少ないビットをもたらし得る。このように、残差 D P C M は、ビデオエンコーダが信号伝送する必要があるデータ量の低減につながり、それによって、帯域幅効率を上昇させ得る。

【 0 0 1 8 】

[0024]ビデオデコーダは、受信した値を復号する。たとえば、ビデオデコーダは、行 0 の残差値を復号し、行 1 の差分値を復号する。ビデオデコーダは、行 1 の残差値を決定するために行 0 の残差値をこれらの差分値と加算する。ビデオデコーダは、行 2 の差分値（たとえば、行 1 の残差値と行 2 の残差値との間の差分）も復号する。ビデオデコーダは、行 2 の残差値を決定するために行 1 の決定された残差値を行 2 の差分値と加算する、など。ビデオデコーダは、列ベースの残差 D P C M において同様のステップを実施し得る。

10

【 0 0 1 9 】

[0025]いくつかの例では、ビデオエンコーダは、いくつかの他のコーディングツールとともにのみ残差 D P C M を利用し得る。たとえば、ビデオエンコーダは、残差ブロックまたは残差ブロックの量子化バージョンを生成するために、それぞれ、可逆（バイパスとも呼ばれる）コーディングまたは変換スキップコーディングを利用し得る。いくつかの例では、ビデオエンコーダは、残差ブロックが変換バイパス符号化または変換スキップ符号化される場合にのみ、残差 D P C M を利用し得る。残差ブロックに変換が適用される場合、残差 D P C M は、ビデオエンコーダにとって利用可能でない場合がある。

【 0 0 2 0 】

[0026]また、ビデオエンコーダは、様々な角度（たとえば、90 度、180 度、または 270 度）だけ残差ブロックまたは量子化残差ブロックを回転させ得る。その上、ビデオエンコーダは、様々な順序（たとえば、対角線方向、水平方向、または垂直方向）で残差ブロックまたは量子化残差ブロックの係数を走査し得る。

20

【 0 0 2 1 】

[0027]いくつかの例では、ビデオエンコーダは、イントラ予測に使用される走査順序を、インター予測またはイントラ B C 予測に使用される走査順序と調和させるように構成され得る。たとえば、現在のブロックをイントラ予測することから生成された残差ブロックに R D P C M が適用される場合、ビデオエンコーダは、R D P C M が適用された残差ブロックを走査するために特定の走査順序を使用するように構成され得る。本開示で説明する技法では、ビデオエンコーダは、残差ブロックに R D P C M が適用されるとき、現在のブロックをインター予測するか、または現在のブロックをイントラ B C 予測することから生成された残差ブロックを走査するために、イントラ予測の場合に使用されるものと同じ走査順序を使用することを必要とするように構成され得る。

30

【 0 0 2 2 】

[0028]ビデオデコーダは、同様に構成され得る。たとえば、ビデオデコーダは、利用されるビデオエンコーダと同じ走査順序を使用し得る。たとえば、現在のブロックをイントラ予測することから生成された残差ブロックに R D P C M が適用される場合、ビデオデコーダは、R D P C M が適用された残差ブロックを走査するために、使用されるビデオエンコーダと同じ走査順序を使用するように構成され得る。本開示で説明する技法では、ビデオエンコーダと同様に、ビデオデコーダは、残差ブロックに R D P C M が適用されるとき、現在のブロックをインター予測するか、または現在のブロックをイントラ B C 予測することから生成された残差ブロックを走査するために、イントラ予測の場合に使用されるものと同じ走査順序を使用することを必要とするように構成され得る。

40

【 0 0 2 3 】

[0029]このように、走査順序を選択するプロセスは、簡略化され得る。たとえば、ビデオエンコーダは、イントラ予測ブロックおよびインター予測ブロックまたはイントラ B C 予測ブロックに R D P C M が適用される場合の、残差ブロックの走査順序を決定するための異なる基準を使用するのではなく、イントラ予測ブロックおよびインター予測ブロックまたはイントラ B C 予測ブロックに R D P C M が適用される場合の、残差ブロックの走査順序を決定するための同じ基準を使用し得る。同様に、ビデオデコーダは、同じ基準を使

50



用し得る。上述のように、いくつかの例では、適用される R D P C M に関して、残差ブロックは、変換バイパスコード化または変換スキップコード化される必要がある場合がある。

【 0 0 2 4 】

[0030] 走査順序選択のそのような簡略化は、ビデオ符号化効率およびビデオ復号効率を上昇させ得る。たとえば、ビデオデコードは、予測がイントラ予測、イントラブロックコピー予測、またはインター予測を使用して生成されたかとは無関係に、R D P C M 方向（たとえば、順序）に基づいて R D P C M が適用された残差ブロックの走査順序を選択するように構成され得る。このことは、挙動の分岐を制限するか、または低減させる場合がある。たとえば、ビデオデコードが、R D P C M が適用されるイントラ予測およびインター予測またはイントラ B C 予測の走査順序を選択するための様々な方法で構成される場合、ビデオデコードは、適切な走査順序を選択するために、R D P C M が適用される現在のブロックがイントラ予測またはインター予測もしくはイントラ B C 予測されるかどうかを決定する計算サイクルを浪費する場合がある。

10

【 0 0 2 5 】

[0031] 図 1 は、本開示の技法を利用し得る例示的なビデオコーディングシステム 10 を示すブロック図である。本明細書で説明されるように、「ビデオコード」という用語は、総称的にビデオエンコードとビデオデコードの両方を指す。本開示では、「ビデオコーディング」または「コーディング」という用語は、ビデオ符号化またはビデオ復号を総称的に指し得る。

20

【 0 0 2 6 】

[0032] 図 1 に示されるように、ビデオコーディングシステム 10 は、ソースデバイス 12 と宛先デバイス 14 とを含む。ソースデバイス 12 は、符号化ビデオデータを生成する。したがって、ソースデバイス 12 は、ビデオ符号化デバイスまたはビデオ符号化装置と呼ばれ得る。宛先デバイス 14 は、ソースデバイス 12 によって生成された符号化ビデオデータを復号することができる。したがって、宛先デバイス 14 は、ビデオ復号デバイスまたはビデオ復号装置と呼ばれ得る。ソースデバイス 12 および宛先デバイス 14 は、ビデオコーディングデバイスまたはビデオコーディング装置の例であり得る。

【 0 0 2 7 】

[0033] ソースデバイス 12 および宛先デバイス 14 は、デスクトップコンピュータ、モバイルコンピューティングデバイス、ノートブック（たとえば、ラップトップ）コンピュータ、タブレットコンピュータ、セットトップボックス、いわゆる「スマート」フォンなどの電話ハンドセット、テレビジョン、カメラ、ディスプレイデバイス、デジタルメディアプレーヤ、ビデオゲームコンソール、車内コンピュータなどを含む、広範囲のデバイスを備え得る。

30

【 0 0 2 8 】

[0034] 宛先デバイス 14 は、チャンネル 16 を介してソースデバイス 12 から符号化ビデオデータを受信し得る。チャンネル 16 は、ソースデバイス 12 から宛先デバイス 14 に符号化ビデオデータを移動することが可能な 1 つまたは複数の媒体またはデバイスを備え得る。一例では、チャンネル 16 は、ソースデバイス 12 が符号化ビデオデータを宛先デバイス 14 にリアルタイムで直接送信することを可能にする 1 つまたは複数の通信媒体を備えることができる。この例では、ソースデバイス 12 は、ワイヤレス通信プロトコルなどの通信規格に従って、符号化ビデオデータを変調することができ、変調されたビデオデータを宛先デバイス 14 に送信することができる。1 つまたは複数の通信媒体は、高周波（R F）スペクトルまたは 1 つもしくは複数の物理伝送線路などの、ワイヤレスおよび/または有線の通信媒体を含み得る。1 つまたは複数の通信媒体は、ローカルエリアネットワーク、ワイドエリアネットワーク、またはグローバルネットワーク（たとえば、インターネット）などの、パケットベースネットワークの一部を形成し得る。チャンネル 16 は、ソースデバイス 12 から宛先デバイス 14 への通信を容易にするルータ、スイッチ、基地局、または他の機器などの、様々なタイプのデバイスを含み得る。

40

50

## 【 0 0 2 9 】

[0035]別の例では、チャンネル 1 6 は、ソースデバイス 1 2 によって生成された符号化されたビデオデータを記憶する記憶媒体を含み得る。この例では、宛先デバイス 1 4 は、（たとえば、ディスクアクセスまたはカードアクセスを介して）記憶媒体にアクセスし得る。記憶媒体は、Blu-ray（登録商標）ディスク、DVD、CD-ROM、フラッシュメモリ、または符号化ビデオデータを記憶するための他の適切なデジタル記憶媒体などの、様々なローカルにアクセスされるデータ記憶媒体を含み得る。

## 【 0 0 3 0 】

[0036]さらなる例では、チャンネル 1 6 は、ソースデバイス 1 2 によって生成された符号化ビデオデータを記憶する、ファイルサーバまたは別の中間ストレージデバイスを含み得る。この例では、宛先デバイス 1 4 は、（たとえば、ストリーミングまたはダウンロードを介して）ファイルサーバまたは他の中間ストレージデバイスに記憶された符号化ビデオデータにアクセスし得る。ファイルサーバは、符号化ビデオデータを記憶することと、符号化ビデオデータを宛先デバイス 1 4 に送信することとが可能なタイプのサーバであり得る。例示的なファイルサーバとしては、（たとえば、ウェブサイト用の）ウェブサーバ、ファイル転送プロトコル（FTP）サーバ、ネットワーク接続ストレージ（NAS）デバイス、およびローカルディスクドライブがある。

## 【 0 0 3 1 】

[0037]宛先デバイス 1 4 は、インターネット接続などの標準的なデータ接続を介して符号化ビデオデータにアクセスし得る。例示的なタイプのデータ接続は、ファイルサーバに記憶されている符号化ビデオデータにアクセスするのに適した、ワイヤレスチャンネル（たとえば、Wi-Fi（登録商標）接続）、有線接続（たとえば、DSL、ケーブルモデムなど）、またはその両方の組合せを含み得る。ファイルサーバからの符号化ビデオデータの送信は、ストリーミング送信、ダウンロード送信、またはその両方の組合せであり得る。

## 【 0 0 3 2 】

[0038]本開示の技法は、ワイヤレスの用途または設定に限定されない。本技法は、オーバージエアテレビジョン放送、ケーブルテレビジョン送信、衛星テレビジョン送信、（たとえば、インターネットを介した）ストリーミングビデオ送信、データ記憶媒体に記憶するためのビデオデータの符号化、データ記憶媒体に記憶されたビデオデータの復号、または他の用途などの様々なマルチメディア用途をサポートするビデオコーディングに適用され得る。いくつかの例では、ビデオコーディングシステム 1 0 は、ビデオストリーミング、ビデオ再生、ビデオブロードキャスト、および/またはビデオ電話などの用途をサポートするために、単方向または双方向のビデオ送信をサポートするように構成され得る。

## 【 0 0 3 3 】

[0039]図 1 の例では、ソースデバイス 1 2 は、ビデオソース 1 8 と、ビデオエンコーダ 2 0 と、出力インターフェース 2 2 とを含む。いくつかの例では、出力インターフェース 2 2 は、変調器/復調器（モデム）および/または送信機を含み得る。ビデオソース 1 8 は、ビデオキャプチャデバイス（たとえば、ビデオカメラ）、以前にキャプチャされたビデオデータを含むビデオアーカイブ、ビデオコンテンツプロバイダからビデオデータを受信するためのビデオフィードインターフェース、および/もしくはビデオデータを生成するためのコンピュータグラフィックスシステム、またはビデオデータのそのようなソースの組合せを含み得る。

## 【 0 0 3 4 】

[0040]ビデオエンコーダ 2 0 は、ビデオソース 1 8 からのビデオデータを符号化することができる。いくつかの例では、ソースデバイス 1 2 は、出力インターフェース 2 2 を介して宛先デバイス 1 4 に符号化ビデオデータを直接送信する。他の例では、符号化ビデオデータはまた、復号および/または再生のための宛先デバイス 1 4 による後のアクセスのために、記憶媒体またはファイルサーバに記憶され得る。

## 【 0 0 3 5 】

[0041]図1の例では、宛先デバイス14は、入力インターフェース28と、ビデオデコーダ30と、ディスプレイデバイス32とを含む。いくつかの例では、入力インターフェース28は、受信機および/またはモデムを含む。入力インターフェース28は、チャンネル16を介して符号化ビデオデータを受信し得る。ディスプレイデバイス32は、宛先デバイス14と一体化され得るか、またはその外部にあり得る。概して、ディスプレイデバイス32は、復号ビデオデータを表示する。ディスプレイデバイス32は、液晶ディスプレイ(LCD)、プラズマディスプレイ、有機発光ダイオード(OLED)ディスプレイ、または別のタイプのディスプレイデバイスなどの、様々なディスプレイデバイスを備え得る。

10

## 【 0 0 3 6 】

[0042]いくつかの例では、ビデオエンコーダ20およびビデオデコーダ30は、高効率ビデオコーディング(HEVC)規格などのビデオ圧縮規格、またはHEVC範囲拡張などのその拡張に従って動作する。「HEVC Working Draft 10」または「WD10」と呼ばれるHEVC規格のドラフトは、Brossら、「High efficiency video coding(HEVC)text specification draft 10(FDIS&Consentに対して)」、ITU-T SG16 WP3とISO/IEC JCT1/SC29/WG11のビデオコーディング共同研究部会(JCT-VC)、第12回会合:ジュネーブ、スイス、2013年1月14~23日に記載されており、この文書は、[http://phenix.int-evry.fr/jct/doc\\_end\\_user/documents/12\\_Genewa/wg11/JCTVC-L1003-v20.zip](http://phenix.int-evry.fr/jct/doc_end_user/documents/12_Genewa/wg11/JCTVC-L1003-v20.zip)から入手可能であり、その内容全体は参照により本明細書に組み込まれる。しかしながら、本開示の技法は、いかなる特定のコーディング規格またはコーディング技法にも限定されない。

20

## 【 0 0 3 7 】

[0043]図1は例にすぎず、本開示の技法は、ビデオ符号化デバイスとビデオ復号デバイスとの間の任意のデータ通信を必ずしも含まないビデオコーディング設定(たとえば、ビデオ符号化またはビデオ復号)に適用され得る。他の例では、データが、ローカルメモリから取り出されること、ネットワークを介してストリーミングされることなどが行われる。ビデオ符号化デバイスはデータを符号化し、メモリに記憶することができ、および/または、ビデオ復号デバイスはメモリからデータを取り出し、復号することができる。多くの例では、ビデオ符号化およびビデオ復号は、互いに通信しないが、メモリにデータを符号化し、および/またはメモリからデータを取り出して復号するだけである、デバイスによって実行される。

30

## 【 0 0 3 8 】

[0044]ビデオエンコーダ20およびビデオデコーダ30は、各々1つもしくは複数のマイクロプロセッサ、デジタル信号プロセッサ(DSP)、特定用途向け集積回路(ASIC)、フィールドプログラマブルゲートアレイ(FPGA)、ディスクリート論理、ハードウェア、またはそれらの任意の組合せなどの、様々な適切な回路のいずれかとして実装され得る。本技法がソフトウェアに部分的に実装される場合、デバイスは、適切な非一時的コンピュータ可読記憶媒体にソフトウェア用の命令を記憶することができ、本開示の技法を実行するために1つまたは複数のプロセッサを使用してハードウェア内でそれらの命令を実行することができる。(ハードウェア、ソフトウェア、ハードウェアとソフトウェアの組合せなどを含む)上記のいずれもが、1つまたは複数のプロセッサであると見なされ得る。ビデオエンコーダ20およびビデオデコーダ30の各々は、1つまたは複数のエンコーダまたはデコーダに含まれる場合があり、両者のいずれかがそれぞれのデバイス中の複合エンコーダ/デコーダ(CODEC)の一部として組み込まれる場合がある。

40

## 【 0 0 3 9 】

[0045]本開示は一般に、特定の情報を「シグナリングする」ビデオエンコーダ20に言及し得る。「シグナリング」という用語は一般に、圧縮されたビデオデータを復号するた

50

めに使用されるシンタックス要素および／または他のデータの通信を指し得る。そのような通信は、リアルタイムまたはほぼリアルタイムで発生し得る。代替的に、そのような通信は、符号化時に符号化されたビットストリーム中でシンタックス要素をコンピュータ可読記憶媒体に記憶する際に発生し得るなど、ある長さの時間にわたって発生することがあり、次いで、ビデオ復号デバイスが、これらのシンタックス要素を、この媒体に記憶された後の任意の時間に取り出し得る。

#### 【 0 0 4 0 】

[0046] 上記で簡単に述べられたように、ビデオエンコーダ 20 は、ビデオデータを符号化する。ビデオデータは、1 つまたは複数のピクチャを備え得る。ピクチャの各々は、ビデオの一部を形成する静止画像である。ビデオエンコーダ 20 がビデオデータを符号化するとき、ビデオエンコーダ 20 は、ビットストリームを生成し得る。ビットストリームは、ビデオデータのコード化表現を形成する、ビットのシーケンスを含み得る。ビットストリームは、コード化ピクチャと、関連のデータとを含み得る。コード化ピクチャは、ピクチャのコード化表現である。関連のデータは、ビデオパラメータセット ( V P S ) と、シーケンスパラメータセット ( S P S ) と、ピクチャパラメータセット ( P P S ) と、他のシンタックス構造とを含み得る。S P S は、0 個以上のピクチャのシーケンスに適用可能なパラメータを含み得る。P P S は、0 個以上のピクチャに適用可能なパラメータを含み得る。

#### 【 0 0 4 1 】

[0047] ピクチャは、 $S_L$ 、 $S_{Cb}$ 、および  $S_{Cr}$  と示される 3 つのサンプルアレイを含み得る。 $S_L$  は、ルーマサンプルの 2 次元アレイ ( すなわち、ブロック ) である。ルーマサンプルは、本明細書では「 Y 」サンプルと呼ばれることもある。 $S_{Cb}$  は、C b クロミナンスサンプルの 2 次元アレイである。 $S_{Cr}$  は、C r クロミナンスサンプルの 2 次元アレイである。クロミナンスサンプルは、本明細書では「クロマ」サンプルと呼ばれることもある。C b クロミナンスサンプルは、本明細書では「 U サンプル」と呼ばれることがある。C r クロミナンスサンプルは、本明細書では「 V サンプル」と呼ばれることがある。

#### 【 0 0 4 2 】

[0048] いくつかの例において、ビデオエンコーダ 20 は、ピクチャのクロマアレイ ( すなわち、 $S_{Cb}$  および  $S_{Cr}$  ) をダウンサンプリングすることができる。たとえば、ビデオエンコーダ 20 は、Y U V 4 : 2 : 0 ビデオフォーマット、Y U V 4 : 2 : 2 ビデオフォーマット、または 4 : 4 : 4 ビデオフォーマットを使用し得る。Y U V 4 : 2 : 0 ビデオフォーマットにおいて、ビデオエンコーダ 20 は、クロマアレイの高さおよび幅がルーマアレイの 2 分の 1 になるようにクロマアレイをダウンサンプリングし得る。Y U V 4 : 2 : 2 ビデオフォーマットにおいて、ビデオエンコーダ 20 は、クロマアレイの幅がルーマアレイの 2 分の 1 になり、かつクロマアレイの高さがルーマアレイと同じになるようにクロマアレイをダウンサンプリングし得る。Y U V 4 : 4 : 4 ビデオフォーマットにおいて、ビデオエンコーダ 20 は、クロマアレイをダウンサンプリングしない。

#### 【 0 0 4 3 】

[0049] ピクチャの符号化表現を生成するために、ビデオエンコーダ 20 は、コーディングツリーユニット ( C T U ) のセットを生成し得る。C T U の各々は、ルーマサンプルのコーディングツリーブロック、クロマサンプルの 2 つの対応するコーディングツリーブロック、およびコーディングツリーブロックのサンプルをコーディングするために使用されるシンタックス構造とあり得る。コーディングツリーブロックは、サンプルの  $N \times N$  のブロックとあり得る。C T U は、「ツリーブロック」または「最大コーディングユニット」 ( L C U ) と呼ばれることもある。H E V C の C T U は、H . 2 6 4 / A V C などの他の規格のマクロブロックに広い意味で類似し得る。しかしながら、C T U は、必ずしも特定のサイズに限定されるとは限らず、1 つまたは複数のコーディングユニット ( C U ) を含み得る。

#### 【 0 0 4 4 】

[0050] ピクチャを符号化することの一部として、ビデオエンコーダ 20 は、ピクチャの

各スライスの符号化表現（すなわち、コード化スライス）を生成することができる。コード化スライスを生成するために、ビデオエンコーダ 20 は、一連の C T U を符号化することができる。本開示は、C T U の符号化表現をコード化 C T U と呼ぶことがある。いくつかの例では、スライスの各々は、整数個のコード化 C T U を含む。

#### 【 0 0 4 5 】

[0051] コード化 C T U を生成するために、ビデオエンコーダ 20 は、C T U のコーディングツリーブロックを 1 つまたは複数のコーディングブロック、したがって名称「コーディングツリーユニット」に分割するのに、これらのコーディングツリーブロックに対して 4 分木区分を再帰的に実行し得る。コーディングブロックは、サンプルの  $N \times N$  のブロックである。いくつかの例では、C U は、ルーマサンプルアレイと、C b サンプルアレイおよび C r サンプルアレイと、コーディングブロックのサンプルをコーディングするのに使用されるシンタックス構造とを有するピクチャの、ルーマサンプルの 1 つのコーディングブロックおよびクロマサンプルの 2 つの対応するコーディングブロックであり得る。ビデオエンコーダ 20 は、C U のコーディングブロックを 1 つまたは複数の予測ブロックに区分することができる。予測ブロックは、同じ予測が適用されるサンプルの矩形（すなわち、正方形または非正方形）ブロックであり得る。C U の予測ユニット（P U）は、ルーマサンプルの予測ブロック、ピクチャのクロマサンプルの 2 つの対応する予測ブロック、および予測ブロックサンプルを予測するのに使用されるシンタックス構造であり得る。ビデオエンコーダ 20 は、C U の各 P U のルーマ予測ブロック、C b 予測ブロック、および C r 予測ブロックのために、予測ルーマブロックと、予測 C b ブロックと、予測 C r ブロックとを生成することができる。

#### 【 0 0 4 6 】

[0052] ビデオエンコーダ 20 は、P U のための予測ブロックを生成（たとえば、形成または識別）するために、イントラ予測、インター予測、またはイントラブロックコピー（イントラ B C）予測を使用し得る。ビデオエンコーダ 20 がイントラ予測を使用する場合、ビデオエンコーダ 20 は、P U と関連付けられたピクチャの復号サンプルに基づいて P U の予測ブロックを形成することができる。

#### 【 0 0 4 7 】

[0053] ビデオエンコーダ 20 がインター予測を使用する場合、ビデオエンコーダ 20 は、P U と関連付けられたピクチャ以外の 1 つまたは複数のピクチャの復号サンプルに基づいて P U の予測ブロックを識別することができる。ビデオエンコーダ 20 は、P U の予測ブロックを生成するために単予測または双予測を使用することができる。ビデオエンコーダ 20 が、P U のための予測ブロックを生成するために単予測を使用するとき、P U は、予測ブロックを参照する、単一の動きベクトル（M V）を有し得る。ビデオエンコーダ 20 が、P U のための予測ブロックを生成するために双予測を使用するとき、P U は、2 つの M V（各々が異なる予測ブロックを参照する）を有し得る。

#### 【 0 0 4 8 】

[0054] ビデオエンコーダ 20 が P U の予測ブロックを識別するためにイントラ B C 予測を使用する場合、ビデオエンコーダ 20 は、P U と関連付けられたピクチャの復号サンプルに基づいて P U の予測ブロックを識別することができる。イントラ予測は、P U と関連付けられたピクチャ（すなわち、P U を含むピクチャ）の復号サンプルに基づいて P U の予測ブロックを形成することができる。しかしながら、イントラ予測とは異なり、予測ブロックは、ブロックベクトルと呼ばれるベクトルによって識別されるが、イントラ予測における予測ブロックは、イントラ予測モードに基づいて形成される。したがって、イントラ B C 予測は、そのための予測ブロックが P U と同じピクチャのサンプル内にあるか、それらのサンプルに基づいているという点でイントラ予測と同様であるが、イントラ B C 予測は予測ブロックを識別するためにブロックベクトルに依拠し、イントラ予測は予測ブロックを形成するためにイントラ予測モードに基づいているという点で異なる。また、イントラ B C 予測は、そのための予測ブロックがベクトル（たとえば、インター予測のための動きベクトルおよびイントラ B C 予測のためのブロックベクトル）によって参照される点

でインター予測と同様であるが、予測ブロックがイントラ B C 予測では同じピクチャ内にあるか、または同じピクチャのサンプルに基づいており、インター予測では異なるピクチャ内にあるという点で異なる。

【 0 0 4 9 】

[0055]ビデオエンコーダ 2 0 が C U の 1 つまたは複数の P U のための予測ブロック（たとえば、ルーマブロック、C b ブロック、および C r ブロック）を識別した後、ビデオエンコーダ 2 0 は、C U のための 1 つまたは複数の残差ブロックを生成することができる。残差ブロック中の各サンプルは、C U の予測ブロックのうちの 1 つの中のサンプルと、C U の元のコーディングブロックのうちの 1 つの中の対応するサンプルとの間の差分を示し得る。たとえば、ビデオエンコーダ 2 0 は、C U のためのルーマ残差ブロックを生成することができる。C U のルーマ残差ブロック中の各サンプルは、C U の予測ルーマブロックのうちの 1 つの中のルーマサンプルと C U の元のルーマコーディングブロック中の対応するサンプルとの間の差分を示す。さらに、ビデオエンコーダ 2 0 は、C U のための C b 残差ブロックを生成することができる。C U の C b 残差ブロック中の各サンプルは、C U の予測 C b ブロックのうちの 1 つの中の C b サンプルと、C U の元の C b コーディングブロック中の対応するサンプルとの間の差分を示し得る。ビデオエンコーダ 2 0 は、C U のための C r 残差ブロックを生成することもできる。C U の C r 残差ブロック中の各サンプルは、C U の予測 C r ブロックのうちの 1 つの中の C r サンプルと、C U の元の C r コーディングブロック中の対応するサンプルとの間の差分を示し得る。

10

【 0 0 5 0 】

[0056]さらに、ビデオエンコーダ 2 0 は、C U の残差ブロック（たとえば、ルーマ残差ブロック、C b 残差ブロック、および C r 残差ブロック）を 1 つまたは複数の変換ブロック（たとえば、ルーマ変換ブロック、C b 変換ブロック、および C r 変換ブロック）に分解するために、4 分木区分を使用し得る。変換ブロックは、同じ変換が適用されるサンプルの矩形ブロックであり得る。C U の変換ユニット（T U）は、ルーマサンプルの変換ブロック、クロマサンプルの 2 つの対応する変換ブロック、および変換ブロックサンプルを変換するのに使用されるシンタックス構造であり得る。したがって、C U の各 T U は、ルーマ変換ブロック、C b 変換ブロック、および C r 変換ブロックと関連付けられ得る。T U と関連付けられたルーマ変換ブロックは、C U のルーマ残差ブロックのサブブロックであり得る。C b 変換ブロックは、C U の C b 残差ブロックのサブブロックであり得る。C r 変換ブロックは、C U の C r 残差ブロックのサブブロックであり得る。

20

30

【 0 0 5 1 】

[0057]全部ではないが、一部の例では、ビデオエンコーダ 2 0 は、T U の変換ブロック（たとえば、ルーマ変換ブロック）に 1 つまたは複数の変換を適用することができる。この変換は、これらの値をピクセル領域から変換領域に転換する。ビデオエンコーダ 2 0 は、一例として、T U のためのルーマ係数ブロックを生成するために変換ブロックに変換を適用することができる。係数ブロックは、変換係数の 2 次元アレイであり得る。変換係数は、スカラー量であり得る。全部ではないが、一部の例では、ビデオエンコーダ 2 0 は、T U のための C b 係数ブロックを生成するために、T U の C b 変換ブロックに 1 つまたは複数の変換を適用することができる。全部ではないが、一部の例では、ビデオエンコーダ 2 0 は、T U のための C r 係数ブロックを生成するために、T U の C r 変換ブロックに 1 つまたは複数の変換を適用することができる。

40

【 0 0 5 2 】

[0058]全部ではないが、一部の例では、ビデオエンコーダ 2 0 は、係数ブロック（たとえば、ルーマ係数ブロック、C b 係数ブロック、または C r 係数ブロック）を生成した後、係数ブロックを量子化し得る。量子化は、一般に、変換係数を表すために使用されるデータの量をできるだけ低減させるために変換係数が量子化され、さらなる圧縮を実現するプロセスを指す。

【 0 0 5 3 】

[0059]ビデオエンコーダ 2 0 が係数ブロックを量子化した後、ビデオエンコーダ 2 0 は

50

、量子化変換係数を示すシンタックス要素をエントロピー符号化することができる。たとえば、ビデオエンコーダ20は、量子化変換係数を示すシンタックス要素に対してコンテキスト適応型バイナリ算術コーディング(CABAC)を実行することができる。エントロピー符号化では、ビデオエンコーダ20は、特定の走査順序(たとえば、垂直走査、水平走査、または対角線走査)に従って量子化変換係数を走査する。ビデオエンコーダ20は、ビットストリーム中でエントロピー符号化シンタックス要素を出力し得る。

【0054】

[0060]残差ブロックを変換および量子化することは、情報の喪失をもたらす(たとえば、逆量子化および逆変換されたブロックは、元の残差ブロックとは異なる)。したがって、残差ブロックが変換および量子化されるビデオコーディングの例は、不可逆コーディングと呼ばれる。いくつかの例では、ビデオエンコーダ20は、残差ブロックの変換をスキップすることができるが、残差ブロックを量子化する。ビデオコーディングのそのような例は、変換スキップコーディングと呼ばれる。変換スキップコーディングは、量子化が情報の喪失の原因であるので、不可逆コーディングの1つの変形形態であり得る。混同を避けるために、変換と量子化の両方を含むビデオコーディング方法を指すのに本説明では不可逆コーディングが使用され、変換はスキップされるが量子化は依然として実行されるビデオコーディング方法を指すのに本説明では変換スキップコーディングが使用される。

【0055】

[0061]ビデオエンコーダ20は、すべての場合において、変換スキップコーディングまたは不可逆コーディングを実行する必要はない。いくつかの例では、ビデオエンコーダ20は、可逆コーディングを実行し得る。可逆コーディング(transquant bypassと呼ばれることがある)では、ビデオエンコーダ20は、残差ブロックを変換せず、残差ブロックを量子化しない。この例では、ビデオデコーダ30によって再構成された残差ブロックは、ビデオエンコーダ20によって生成された残差ブロックと同一であるが、不可逆コーディングおよび変換スキップコーディングでは、ビデオデコーダ30によって再構成された残差ブロックは、ビデオエンコーダ20によって生成された残差ブロックとはわずかに異なる場合がある。

【0056】

[0062]言い換えれば、変換が適用されるとき、この変換は、残差ブロックの残差データの残差値をピクセル領域から変換領域に変換する。いくつかの例では、変換スキップまたは変換バイパスでは、残差データは、残差値をピクセル領域から変換領域に変換する変換が残差値に適用されることなく予測ブロックと現在のブロックとの間の差分からの残差値を含む。

【0057】

[0063]ビデオデコーダ30は、ビデオエンコーダ20によって生成されたビットストリームを受信し得る。加えて、ビデオデコーダ30は、ビットストリームからシンタックス要素を復号するためにビットストリームを構文解析し得る。ビデオデコーダ30は、ビットストリームから復号されたシンタックス要素に少なくとも部分的に基づいてビデオデータのピクチャを再構築することができる。ビデオデータを再構築するためのプロセスは、概して、ビデオエンコーダ20によって実行されるプロセスの逆であり得る。

【0058】

[0064]すなわち、ビデオデコーダ30は、不可逆コーディングのための量子化変換係数を決定するためにビットストリーム中のシンタックス要素をエントロピー復号することができ、ビデオエンコーダ20が量子化残差ブロックを構成するために利用したのと同じ走査順序を利用することができる。不可逆コーディングでは、ビデオデコーダ30は、次いで、変換係数を決定するために量子化変換係数を逆量子化することができる。さらに、不可逆コーディングでは、ビデオデコーダ30は、残差ブロックの係数を決定するために変換係数に逆変換を適用することができる。

【0059】

[0065]しかしながら、変換スキップコーディングでは、ビデオデコーダ30は、量子化

10

20

30

40

50

係数を決定するためにビットストリーム中のシンタックス要素をエントロピー復号し、ビデオエンコーダ 20 が量子化残差ブロックを構成するために利用したのと同じ走査順序を利用し、次いで、残差ブロックの係数を決定するために量子化係数を逆量子化することができる。符号化プロセスにおいて変換がスキップされたので、逆変換は必要とされない。可逆コーディング（たとえば、変換バイパスまたは単純にバイパス）では、ビデオデコーダ 30 は、ビットストリーム中のシンタックス要素をエントロピー復号することができ、ビデオエンコーダ 20 が残差ブロックの係数を直接決定するために使用したのと同じ走査順序を利用することができる。符号化プロセスにおいて変換と量子化の両方がスキップされたので、逆量子化も逆変換も必要とされない。

【0060】

10

[0066]ビデオデコーダ 30 は、現在のブロックと同じピクチャ（たとえば、イントラ予測またはイントラ B C 予測に関する）または異なるピクチャ（たとえば、インター予測に関する）内の予測ブロックを決定する。ビデオデコーダ 30 は、現在のブロックのピクセル値を再構成するために（たとえば、現在のブロックを復号するために）予測ブロック内のピクセル値と残差ブロック内の対応する残差値とを使用する。

【0061】

[0067]たとえば、ビデオデコーダ 30 は、現在の C U の P U のための予測サンプルブロック（すなわち、予測ブロック）を決定するために、P U の M V またはブロックベクトルを使用することができる。加えて、ビデオエンコーダ 20 が量子化を実行した場合、ビデオデコーダ 30 は、現在の C U に関連付けられた残差データを逆量子化（たとえば、ビデオエンコーダ 20 によって実行された量子化の逆）することができる。同様に、ビデオエンコーダ 20 が変換を実行した場合、ビデオデコーダ 30 は、現在の C U の T U に関連付けられた変換ブロックを再構成するために変換係数ブロックに関して逆変換（たとえば、ビデオエンコーダ 20 によって実行された変換の逆）を実行することができる。ビデオデコーダ 30 は、現在の C U の P U の予測サンプルブロックのサンプルを現在の C U の T U の変換ブロックの対応するサンプルに加算することによって、現在の C U のコーディングブロックを再構築することができる。ピクチャの各 C U のコーディングブロックを再構築することによって、ビデオデコーダ 30 はピクチャを再構築することができる。

20

【0062】

[0068]本開示で説明する技法、すなわち、信号伝送される必要があるビデオデータの量を低減させるための別の方法では、ビデオエンコーダ 20 は、残差ブロックに残差差分パルスコード変調（残差 D P C M または R D P C M）を適用し得る。いくつかの例では、ビデオエンコーダ 20 は、変換がスキップまたはバイパスされる場合にのみ、残差 D P C M を適用し得る。ビデオデコーダ 30 は、残差ブロックを再構成するために R D P C M の逆を適用し得る。

30

【0063】

[0069]ビデオエンコーダ 20 は、様々な順序（たとえば、水平方向順序または垂直方向順序）で R D P C M を適用する場合があるか、または R D P C M を適用しない場合があり、3つのモード、すなわち、水平 R D P C M、垂直 R D P C M、および非 R D P C M をもたらす。いくつかの例では、ビデオエンコーダ 20 は、ビデオデコーダ 30 が残差ブロックを復号するために使用する R D P C M が適用される順序を示す（たとえば、モードを示す）シンタックス要素を信号伝送することができる。

40

【0064】

[0070]残差 D P C M の背後の基本的な考えは、垂直モードに関して現在の値を予測するために上側の行の値を使用し、垂直モードに関して現在の値を予測するために左側の列の値を使用することである。たとえば、サイズ  $M$ （行） $\times N$ （列）ブロックがあると仮定されたい。この例では、 $r_{ij}$ ,  $0 \leq i < (M - 1)$ ,  $0 \leq j < (N - 1)$  を H E V C 規格において指定されたイントラ予測もしくは動き補償インター予測、またはイントラ B C 予測を実行した後の予測残差ブロックとする。これは、図 4 A および図 4 B に示される。

【0065】

50



[0071]図 4 A は、概垂直モードのための残差 D P C M 方向を示す。図 4 B は、概水平モードのための残差 D P C M 方向を示す。図 4 A または図 4 B の残差ブロックは、任意の成分（たとえば、ルーマ、クロマ、R、G、B など）を表し得る。

【 0 0 6 6 】

[0072]残差 D P C M において、残差サンプルに予測が適用され、その結果、要素

【 0 0 6 7 】

【数 1】

$$\tilde{r}_{i,j}$$

10

【 0 0 6 8 】

を有する修正された  $M \times N$  アレイ

【 0 0 6 9 】

【数 2】

$$\tilde{R}$$

20

【 0 0 7 0 】

が垂直残差 D P C M に関しては次のように得られ、

【 0 0 7 1 】

【数 3】

$$\tilde{r}_{i,j} = \begin{cases} r_{i,j}, & i=0, 0 \leq j \leq (N-1) \\ r_{i,j} - r_{(i-1),j}, & 1 \leq i \leq (M-1), 0 \leq j \leq (N-1) \end{cases}$$

30

【 0 0 7 2 】

または、水平 R D P C M に関しては次のように得られる。

【 0 0 7 3 】

【数 4】

$$\tilde{r}_{i,j} = \begin{cases} r_{i,j}, & 0 \leq i \leq (M-1), j=0 \\ r_{i,j} - r_{i,(j-1)}, & 0 \leq i \leq (M-1), 1 \leq j \leq (N-1) \end{cases}$$

40

【 0 0 7 4 】

[0073]ビデオエンコーダ 2 0 は、ビデオデコーダ 3 0 が受信する

【 0 0 7 5 】

【数 5】

 $\tilde{R}$ 

【0076】

の修正残差サンプルを元の残差サンプル R の代わりに信号伝送する。言い換えれば、残差ブロックがサンプル R を含む場合、ビデオエンコーダ 20 は、R D P C M が適用された残差ブロックを表す、修正残差サンプル

10

【0077】

【数 6】

 $\tilde{R}$ 

【0078】

20

を決定することができる。変換および量子化が実行される場合（たとえば、不可逆の場合）、または変換がスキップされ量子化が実行される場合（たとえば、変換スキップの場合）、または変換と量子化の両方がスキップされる場合（たとえば、可逆の場合）、ビデオエンコーダ 20 は、R D P C M が適用された残差ブロックに関してそのような関数を実行し、ビデオデコーダ 30 が元の残差ブロックの残差サンプル（たとえば、R D P C M、変換、および / または量子化の前の残差ブロックの残差サンプル）を再構成する（たとえば、復号する）得られたビットストリームを信号伝送する。

【0079】

[0074] ビデオデコーダ 30 の側では、元の残差サンプルは、修正残差サンプルが構文解析された後、次のように、垂直 R D P C M に関しては、

30

【0080】

【数 7】

$$r_{i,j} = \sum_{k=0}^i \tilde{r}_{k,j}, \quad 0 \leq i \leq (M-1), \quad 0 \leq j \leq (N-1)$$

【0081】

と再構成され、  
または、水平 R D P C M に関しては、

40

【0082】

【数 8】

$$r_{i,j} = \sum_{k=0}^j \tilde{r}_{i,k}, \quad 0 \leq i \leq (M-1), \quad 0 \leq j \leq (N-1)$$

【0083】

50

と再構成され得る。

【0084】

[0075]いくつかの例では、可逆の場合は、すべてのTUサイズにおいて変換がスキップされるが、不可逆の場合は、 $4 \times 4$ ブロックにおいてのみ変換がスキップされ得る。また、いくつかの例では、イントラブロックでは、水平走査または垂直走査が使用され得るが、これらの走査は、 $4 \times 4$ ブロックサイズおよび $8 \times 8$ ブロックサイズに制限され得る。本開示で説明する技法は、（内容全体が参照により本明細書に組み込まれる、Sole Rojalsらによる、「AhG8: Residue rotation and significance map context for screen content coding」という名称の文書JCTVC-M0333、米国仮出願第61/670,569号、第61/815,148号、第61/833,781号、および第61,890,102号、ならびに米国出願第13/939,037号および第14/259,046号と同様に）RDPCMが走査および回転に基づいて適用され得る残差ブロックの調和またはこれらの残差ブロックに対する様々な制限を対象とする。

10

【0085】

[0076]以下は、残差DPCMに関する何らかの追加のコンテキストを提供する。ビデオコーディング共同研究部会(JCTVC)の、インチョン、韓国における2013年4月の会合では、残差差分パルスコード変調(残差DPCMまたはRDPCM)または同等のサンプル適応型角度イントラ予測(SAP)もしくはSAP-HVは、高効率ビデオコーディング(HEVC)規格の範囲拡張に関するドラフト仕様に採用された。残差DPCMは、Leeらによる「RCE2: Test 1 - Residual DPCM for HEVC lossless coding」という名称の文書JCTVC-M0079に記載されている。SAP-HVは、Zhouらによる「RCE2: Experimental results on Test 3 and Test 4」という名称の文書JCTVC-M0056, Test 4に記載されている。文書JCTVC-M0079およびJCTVC-M0056は、それらの全体が参照により本明細書に組み込まれる。

20

【0086】

[0077]残差DPCMは、可逆コーディングに関するINTRA垂直モードおよびINTRA水平モード(たとえば、ビデオコーディングに関するイントラ予測)の予測残差にDPCMを適用する。内容全体が参照により本明細書に組み込まれる、米国仮出願第61/809,870号、第61/810,218号、および第61/843,144号ならびに米国出願第14/223,874号)は、変換がスキップされるとき、残差DPCMがINTRA垂直モードおよびINTRA水平モードのコーディングにどのように拡張され得るか(たとえば、変換スキップコーディング)について説明する。

30

【0087】

[0078]内容全体が参照により本明細書に組み込まれる、Naccariらによる「Inter-Prediction Residual DPCM」という名称の文書JCTVC-M0442において、残差DPCMの可逆コーディングモードに関するINTERブロックへの拡張(たとえば、ビデオコーディングに関するインター予測)が提案される。残差DPCMは、動き補償予測残差に適用される。いくつかの例では、残差DPCMは、イントラBC予測から生成された予測残差に適用される場合もある。

40

【0088】

[0079]本開示は、以下の例に関する技法について説明する。以下の例は例示の目的で提供されているにすぎず、限定的と見なされるべきでないことを理解されたい。その上、これらの例は、必ずしも相互排他的であると見なされるべきでなく、これらの例に記載された技法のうちの1つまたは複数は、互いに組み合わせられ得る。言い換えれば、本開示で説明する例示的な技法の組合せまたは並べ替えは、可能である場合があり、本開示によって企図される。

【0089】

50

【0080】上述のように、ビデオエンコーダ20は、イントラ予測、インター予測、またはイントラBC予測から生成された残差ブロックにRDPCMを適用することができ、RDPCMが適用される場合、ビデオエンコーダ20は、RDPCMの特定の順序（たとえば、水平RDPCMまたは垂直RDPCMなどのRDPCM方向）を適用する。いくつかの例では、ビデオエンコーダ20は、残差ブロックが変換スキップコード化または変換バイパスコード化される場合にのみ、RDPCMを適用する。言い換えれば、残差ブロックに変換が適用される（たとえば、残差ブロックが変換スキップコード化も変換バイパスコード化もされない）場合、ビデオエンコーダ20は、RDPCMを適用しない場合がある。

【0090】

【0081】残差ブロックは、TUに対応し得る。いくつかの例では、ビデオエンコーダ20は、残差ブロックを複数のTUに分割し得る。混同を避けるために、本開示は、一般に、係数が（たとえば、ビデオエンコーダ20によって）エントロピー符号化されるか、または（たとえば、ビデオデコーダ30によって）エントロピー復号されるべきブロックを指すのに「残差ブロック」という用語を使用する。たとえば、ビデオエンコーダ20が単一のTUを生成するために現在のブロックと予測ブロックとの間の差分から生じたブロックをさらには分割しない場合、残差ブロックは、このTUに対応する。ビデオエンコーダ20が複数のTUを生成するために現在のブロックと予測ブロックとの間の差分から生じたブロックを分割する場合、残差ブロックは、複数のTUのうちの1つに対応する。

【0091】

【0082】いくつかの例では、インター予測ブロックまたはイントラBC予測ブロックでは、ビデオエンコーダ20は、RDPCMがオンであるか、またはオフであるか（たとえば、RDPCMが適用されたか否か）とTUレベルにおけるRDPCM（適用される場合）の方向とを信号伝送する。これらの例では、予測ブロックと元のブロックとの間の差分から生じたブロックは、TUに分割され、次いで、ビデオエンコーダ20は、RDPCMが適用されたか否かを示す情報（たとえば、フラグなどのシンタックス要素）と各TUに関するRDPCM（適用される場合）の方向の情報とを信号伝送する。

【0092】

【0083】いくつかの例では、ビデオエンコーダ20は、TUレベルにおいてではなく、RDPCMが適用されたか否かを示す情報と、CUレベルまたはPUレベルにおける方向（たとえば、RDPCMのモード/方向情報）とを信号伝送し得る。これらの例では、同じモード/方向は、すべてのTUに適用可能である。

【0093】

【0084】ビデオデコーダ30は、走査順序に基づいて係数値に走査を適用し、本開示は、走査順序を決定するための技法について説明する。たとえば、残差ブロック（たとえば、TU）に関して、ビデオエンコーダ20およびビデオデコーダ30は、残差ブロックがイントラ予測される場合にビデオエンコーダ20およびビデオデコーダ30が適用するRDPCMがインター予測ブロックまたはイントラBC予測ブロックに適用される場合と同じ走査順序を適用し得る。走査順序の例としては、対角線方向、水平方向、および垂直方向がある。いくつかの例では、水平走査および垂直走査は、残差ブロックのサイズがしきい値サイズ以下である（たとえば、TUのブロックサイズが $8 \times 8$ 以下である）場合にのみ、適用可能である場合がある。しかしながら、いくつかの例では、走査は、すべてのサイズを含む、他のサイズにも適用可能である場合がある。これらの例では、しきい値サイズは、 $8 \times 8$ 以外の何らかの他のサイズ、または考えられる最大のブロックサイズであり得る。

【0094】

【0085】いくつかの例では、イントラ予測ブロックに関して、RDPCMは、いくつかのイントラ予測モードにおいてのみ、すべての残差ブロックサイズ（たとえば、TUサイズ）に適用され得る。たとえば、水平イントラ予測モードでは、ビデオエンコーダ20は、水平RDPCMを適用することができ、垂直イントラ予測モードでは、ビデオエンコーダ20は、垂直RDPCMを適用することができる。イントラ予測ブロックにRDPCMが

適用される場合、ビデオエンコーダ20は、RDPCMの順序（たとえば、RDPCMの方向）を信号伝送する必要がない場合がある。むしろ、ビデオエンコーダ20は、イントラ予測モードを示す情報を信号伝送することができ、ビデオデコーダ30は、この例では、RDPCMの方向がイントラ予測モードと同じであることを決定することができる。

【0095】

[0086]このように、イントラ予測から生成されたTU（たとえば、残差ブロック）に関して、RDPCMの適用は、ビデオエンコーダ20がRDPCMの方向を示す情報を信号伝送しないことがあるという点で暗黙的である場合があり、その理由は、ビデオデコーダ30がRDPCMの方向を示す情報を受信することなくRDPCMの方向を決定することができるからである。たとえば、イントラ予測から生成された残差ブロックに関して、ビデオエンコーダ20は、いくつかのイントラ予測モード（たとえば、水平モードまたは垂直モード）にRDPCMを常に適用することができ、イントラ予測モードに基づいてRDPCMの順序（たとえば、方向）（たとえば、水平イントラ予測モードの場合には水平RDPCM、および垂直イントラ予測モードの場合には垂直RDPCM）を決定することができる。これらの例では、ビデオエンコーダ20は、イントラ予測モードを示す情報を信号伝送することができ、その情報から、ビデオデコーダ30は、RDPCMが適用されたかどうかとRDPCMの方向とを示す明示的な情報を受信することなく、RDPCMが適用されたかどうかとRDPCMの方向とを決定することができる。

【0096】

[0087]しかしながら、インター予測またはイントラBC予測では、RDPCMは、常に適用されるとは限らない可能性がある。たとえば、ビデオエンコーダ20は、現在のブロックをインター予測またはイントラBC予測することから生成された残差ブロックにRDPCMが適用されるべきかどうかを決定し、そうすることを決定した場合、RDPCMを適用することができる。したがって、イントラ予測とは異なり、インター予測ブロックまたはイントラBC予測ブロックでは、ビデオエンコーダ20は、ビットストリーム中への出力（たとえば、信号伝送）のために、現在のブロックのインター予測またはイントラBC予測から生成された残差ブロックにRDPCMが適用されたかどうかを示す情報を生成することができる。また、RDPCMが適用された場合、ビデオエンコーダ20は、ビットストリーム中への出力（たとえば、信号伝送）のために、RDPCMが適用される順序（たとえば、方向）を示す情報を生成することができる。ビデオデコーダ30は、RDPCMが適用されたかどうかを示す情報を受信および復号し、そうである場合、RDPCMが適用される順序（たとえば、方向）を受信および復号することができる。

【0097】

[0088]残差ブロックに関して、RDPCMが適用されたか否かに関係なく、ビデオエンコーダ20は、特定の走査順序（たとえば、垂直走査、水平走査、または対角線走査）を使用して残差ブロックの係数を走査する。一例として、 $8 \times 8$ 以上のサイズのTUでは、ビデオエンコーダ20は、TUを複数の $4 \times 4$ サブブロックに分割することができる。ビデオエンコーダ20は、走査順序によって規定された方法で各サブブロックの係数を走査することができる。同様に、ビデオデコーダ30は、TUの係数を再構成するためにビデオエンコーダ20によって使用されたものと同じ走査順序に基づいてTUの $4 \times 4$ サブブロックの係数を再コンパイルすることができる。

【0098】

[0089]ビデオエンコーダ20は、係数を走査するために使用される走査順序を決定し、走査順序を示す情報をビデオデコーダ30に信号伝送することが可能である場合があり、その結果、ビデオデコーダ30は、ビデオエンコーダ20が使用したのと同じ走査順序を使用する。しかしながら、いくつかの例では、信号伝送される必要があるデータの量を低減させるために、ビデオエンコーダ20およびビデオデコーダ30は各々、残差ブロックに関する走査順序を決定するのに同じプロセスおよび基準を使用することができる。このように、ビデオエンコーダ20は、信号伝送する必要がなく、ビデオデコーダ30は、走査順序を示す情報を受信する必要がない。

## 【 0 0 9 9 】

[0090]たとえば、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、イントラ予測を使用して生成された残差ブロックに関する適用された R D P C M の順序（たとえば、適用された R D P C M の方向）に基づいて、イントラ予測を使用して生成された残差ブロック（たとえば、T U）に関する走査順序を決定するように構成され得る。いくつかの例では、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 がイントラ予測から生成された残差ブロックに関する走査順序を決定するために使用する技法は、残差ブロックにおいて変換が実行されない場合（たとえば、変換スキップの場合または可逆（変換バイパス）の場合）に使用可能である場合がある。しかしながら、本開示で説明する技法は、変換スキップまたは可逆コーディングのいずれかにおいて変換がスキップされる場合にのみ限定されるものと見なされるべきでない。

10

## 【 0 1 0 0 】

[0091]一例として、H E V C 範囲拡張に関するドラフト仕様の 1 つでは、イントラ予測された現在のブロックから生成された残差ブロックに垂直 R D P C M が適用されたとき、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、走査順序が残差ブロックの  $4 \times 4$  サブブロックにわたって、およびしきい値サイズ（たとえば、 $8 \times 8$ ）までの残差ブロックサイズにおける残差ブロックの各  $4 \times 4$  サブブロック内で使用される水平走査になることを決定することができる。同様に、イントラ予測された現在のブロックから生成された残差ブロックに水平 R D P C M が適用されたとき、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、走査順序が残差ブロックの  $4 \times 4$  サブブロックにわたって、およびしきい値サイズ（たとえば、 $8 \times 8$ ）までの残差ブロックサイズにおける残差ブロックの各  $4 \times 4$  サブブロック内で使用される垂直走査になることを決定することができる。残差ブロックサイズが  $8 \times 8$  よりも大きい場合、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、対角線走査を利用するように構成され得る。

20

## 【 0 1 0 1 】

[0092]上記の例では、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、走査順序が R D P C M の順序に直交する走査順序（たとえば、垂直 R D P C M では水平走査および水平 R D P C M では垂直走査）になることを決定するように構成され得る。ただし、本開示で説明する技法は、そのように限定されない。

## 【 0 1 0 2 】

[0093]たとえば、内容全体が参照により本明細書に組み込まれる、C o h e n らによる「Modified coefficient scan order mapping for transform skip mode」という名称の文書 J C T V C - J 0 3 1 3 では、変換がスキップまたはバイパスされたとき、水平走査順序と垂直走査順序とを交換することが提案された。この場合、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 がイントラ予測された現在のブロックに関して生成された残差ブロックに対する水平走査を使用した場合、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、J C T V C - J 0 3 1 3 の技法に基づいて、イントラ予測された現在のブロックに関して生成された残差ブロックに対する垂直走査を使用する。また、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 がイントラ予測された現在のブロックに関して生成された残差ブロックに対する垂直走査を使用した場合、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、J C T V C - J 0 3 1 3 の技法に基づいて、イントラ予測された現在のブロックに関して生成された残差ブロックに対する水平走査を使用する。

30

40

## 【 0 1 0 3 】

[0094]本開示で説明する技法では、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 は、ビデオエンコーダ 2 0 およびビデオデコーダ 3 0 がイントラ予測された現在のブロックに関して生成される、R D P C M が適用された残差ブロックの走査順序を決定するために利用する基準と同じ基準を、インター予測された現在のブロックまたはイントラ B C 予測された現在のブロックに関して生成される、R D P C M が適用された残差ブロックの走査順序を決定するために利用することができる。このように、本開示で説明する技法は、イ

50

ントラ予測、インター予測、およびイントラBC予測において残差ブロックの係数を走査するために使用されるべき走査順序を決定するための技法を調和させる。

【0104】

[0095]たとえば、本開示で説明する技法は、イントラ予測から生成されたR D P C M適用の残差ブロックの走査順序を決定するために使用される方式を、インター予測またはイントラBC予測から生成されたR D P C M適用の残差ブロックに拡張することができる。たとえば、ビデオエンコーダ20およびビデオデコーダ30は、残差ブロックにR D P C Mが適用される順序に基づいて、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差ブロックの走査順序を決定することができる。現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差ブロックの例としては、インター予測から生成された残差ブロック、または現在のブロックをイントラBC予測することから生成された残差ブロックがある。

10

【0105】

[0096]本開示で説明する技法では、ビデオエンコーダ20およびビデオデコーダ30が現在のブロックをインター予測またはイントラBC予測することから生成された残差ブロックに関して決定する走査順序は、残差ブロックが、現在のブロックをイントラ予測することから生成され、現在のブロックをインター予測またはイントラBC予測することから生成された残差ブロックに適用されたR D P C Mと同じ順序を用いてR D P C Mを適用される場合、残差データを含む残差ブロックに関して使用されるものと同じ走査順序である。イントラ予測から生成された残差ブロックの走査順序と同じである、インター予測またはイントラBC予測から生成された残差ブロックの走査順序については、理解を助けるための要件として説明される。しかしながら、ビデオエンコーダ20およびビデオデコーダ30は、インター予測またはイントラBC予測から生成された残差ブロックがどのように走査されるべきかを決定するために、イントラ予測から生成された残差ブロックがどのように走査されるかを決定するように求められる必要はない。むしろ、ビデオエンコーダ20およびビデオデコーダ30は、イントラ予測から生成された残差ブロックの走査順序を決定するために使用されるものと同じ基準をインター予測またはイントラBC予測から生成された残差ブロックの走査順序を決定するために利用するように構成され得る。

20

【0106】

[0097]たとえば、イントラ予測の例と同様に、インター予測またはイントラBC予測のいくつかの例において、ビデオエンコーダ20は、変換がスキップまたはバイパスされるT U（たとえば、残差ブロック）にのみR D P C Mを適用することができる。また、インター予測またはイントラBC予測では、ビデオエンコーダ20は、残差（たとえば、T U）にR D P C Mが適用されたかどうかを示す情報と、そうである場合、R D P C Mの方向（たとえば、順序）とを信号伝送することができる。ビデオデコーダ30は、信号伝送された情報に基づいて、残差ブロックの走査順序を決定することができる。このように、ビデオエンコーダ20は、走査順序を示す情報を信号伝送する必要がない場合があり、ビデオデコーダ30は、R D P C Mの方向に基づいて走査順序を決定する場合がある。

30

【0107】

[0098]上述のように、残差ブロックの走査順序は、水平走査、垂直走査、および対角線走査のうちの1つであり得る。ビデオエンコーダ20およびビデオデコーダ30は、しきい値サイズ（たとえば、 $8 \times 8$ ）までのT Uサイズ（たとえば、残差ブロックサイズ）に関する水平走査または垂直走査を利用することができる。T Uサイズがしきい値サイズよりも大きい（たとえば、 $8 \times 8$ よりも大きい）場合、ビデオエンコーダ20およびビデオデコーダ30は、対角線走査を利用することができる。

40

【0108】

[0099]たとえば、いくつかの例では、現在のブロックをイントラ予測することから生成された残差ブロックに水平R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、走査順序が垂直走査になることを決定する。これらの例では、イン

50

ター予測またはイントラBC予測から生成された残差ブロックに水平R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、残差ブロックがイントラ予測から生成される場合とまったく同様に、走査順序が、しきい値サイズ（たとえば、 $8 \times 8$ ）までの残差ブロック（たとえば、TU）のサイズに関する垂直走査になることを決定する。同様に、いくつかの例では、現在のブロックをイントラ予測することから生成された残差ブロックに垂直R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、走査順序が水平走査になることを決定する。これらの例では、インター予測またはイントラBC予測から生成された残差ブロックに垂直R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、残差ブロックがイントラ予測から生成される場合とまったく同様に、走査順序が、しきい値サイズ（たとえば、 $8 \times 8$ ）までの残差ブロック（たとえば、TU）のサイズに関する水平走査になることを決定する。

10

**【0109】**

[0100] J C T V C - J 0 3 1 3 に記載された場合などの、いくつかの場合には、現在のブロックをイントラ予測することから生成された残差ブロックに水平R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、走査順序が水平走査になることを決定する。これらの例では、インター予測またはイントラBC予測から生成された残差ブロックに水平R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、J C T V C - J 0 3 1 3 に記載された技法において残差ブロックがイントラ予測から生成される場合とまったく同様に、走査順序が、しきい値サイズ（たとえば、 $8 \times 8$ ）までの残差ブロックサイズに関する水平走査になることを決定する。同様に、J C T V C - J 0 3 1 3 に記載された技法において、現在のブロックをイントラ予測することから生成された残差ブロックに垂直R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、走査順序が垂直走査になることを決定する。これらの例では、インター予測またはイントラBC予測から生成された残差ブロックに垂直R D P C Mが適用される場合、ビデオエンコーダ20およびビデオデコーダ30は、残差ブロックがイントラ予測から生成される場合とまったく同様に、走査順序が、しきい値サイズ（たとえば、 $8 \times 8$ ）までの残差ブロックサイズに関する垂直走査になることを決定する。

20

**【0110】**

[0101] 上述のように、残差ブロックがインター予測またはイントラBC予測から生成される例では、ビデオエンコーダ20は、R D P C Mが適用される順序（たとえば、方向）（たとえば、垂直R D P C Mまたは水平R D P C Mが適用されるかどうか）を示す情報を符号化する（たとえば、出力および信号伝送のために生成する）ことができる。ビデオデコーダ30は、R D P C Mが適用される順序を示す情報を復号することができ、上述のように走査順序を決定することができる。いくつかの場合には、上記の例は、 $8 \times 8$ までの残差ブロックサイズに適用可能であり得る（たとえば、水平走査順序または垂直走査順序は $8 \times 8$ までのブロックサイズに使用可能であり、対角線走査は $8 \times 8$ より大きいサイズに使用可能である場合がある）。

30

**【0111】**

[0102] 上述した例では、ビデオエンコーダ20およびビデオデコーダ30は、しきい値サイズ（たとえば、 $8 \times 8$ ）以下のブロックサイズを有する残差ブロックにのみ水平走査または垂直走査を適用することができる。これらの例では、ビデオエンコーダ20およびビデオデコーダ30は、残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定することができる。ビデオエンコーダ20およびビデオデコーダ30は、R D P C Mの方向（たとえば、水平方向または垂直方向）と、残差ブロックのサイズがしきい値サイズ以下であるかどうかとに基づいて残差ブロックの走査順序を決定することができる。

40

**【0112】**

[0103] さらに、R D P C Mは、残差ブロックがインター予測またはイントラBC予測から生成される際のすべての事例において適用されない場合がある。たとえば、インター予測またはイントラBC予測にR D P C Mが適用される必要がないことをビデオエンコーダ

50



20が決定した場合、ビデオエンコーダ20は、R D P C Mが適用されないことを示す情報を信号伝送することができる。R D P C Mが適用されない、そのような場合では、ビデオエンコーダ20およびビデオデコーダ30は、走査順序が対角線走査になることを決定することができる。この場合でさえ、イントラ予測との調和がある場合がある。たとえば、イントラ予測および変換スキップを用いて生成された残差ブロックにR D P C Mが適用されない場合、走査は、対角線方向になる場合がある。

#### 【0113】

[0104]インター予測またはイントラB C予測から生成された残差ブロックでは、R D P C Mが適用される場合、ビデオエンコーダ20は、R D P C Mが適用されたことを示す情報を符号化する。いくつかの例では、ビデオエンコーダ20は、T Uレベルではなく、P UレベルまたはC Uレベルにおいてそのような情報を符号化することができる。これらの例では、ビデオエンコーダ20およびビデオデコーダ30は、走査順序が、P Uレベルコーディングの場合にP U境界と交差せず、サイズ制限（たとえば、 $8 \times 8$ まで）を満足する、すべてのT Uに対する垂直走査または水平走査のうちの1つになることを決定することができる。いくつかの例では、ビデオエンコーダ20は、サイズ制限を信号伝送することができ、ビデオデコーダ30は、信号伝送からサイズ制限を決定する。言い換えれば、垂直走査または水平走査が使用され得る際の $8 \times 8$ のサイズ制限は、一例にすぎず、ビデオエンコーダ20によってビデオデコーダ30に信号伝送されるサイズ、またはビデオエンコーダ20およびビデオデコーダ30がプリプログラムされるサイズを含む、他のサイズが可能である。

#### 【0114】

[0105]上記の例は、イントラ予測されたブロックの残差にR D P C Mが適用されたとき、およびインター予測またはイントラB C予測されたブロックの残差にR D P C Mが適用されるときに走査順序を決定するために同じ技法が使用されるように走査順序を決定するための技法を調和させることについて説明した。ただし、本開示で説明する技法は、そのように限定されない。

#### 【0115】

[0106]たとえば、現行のH E V C規格では、不可逆コーディングにおいて、量子化（たとえば、変換スキップコーディング）が依然として実行される以外は、ビデオエンコーダ20は、サイズ $4 \times 4$ のT Uにのみ変換スキップを適用することができる。いくつかの例では、ビデオエンコーダ20は、イントラ予測、インター予測、またはイントラB C予測から生成された残差ブロックに対する残差D P C Mを、不可逆の場合に変換がスキップされ得る残差ブロックにのみ適用する（たとえば、残差D P C Mの適用を不可逆の場合に変換がスキップされ得るイントラブロックまたはインターブロックに制限する）ように構成され得る。ビデオデコーダ30が概してビデオエンコーダ20のプロセスの逆を実行するので、ビデオデコーダ30は、同様に、イントラ予測、インター予測、またはイントラB C予測から生成された残差ブロックに対する残差D P C Mを、不可逆の場合に変換がスキップされ得る残差ブロックにのみ適用する（たとえば、残差D P C Mの適用を不可逆の場合に変換がスキップされ得るイントラブロックまたはインターブロックに制限する）ように構成され得る。

#### 【0116】

[0107]不可逆の場合に変換がスキップされ得る残差ブロックにのみR D P C Mが適用され得るという制限は、可逆の場合のビデオエンコーダ20またはビデオデコーダ30による残差D P C Mの適用を、不可逆の場合に変換がスキップされ得る、これらのブロックサイズに制限することもできる。現在、 $4 \times 4$ ブロックに対して変換がスキップされる場合があり、しかしながら、（たとえば、H E V Cの将来のバージョンにおいて） $8 \times 8$ などの他のブロックサイズに対する変換スキップを行うのが可能である場合がある。

#### 【0117】

[0108]少なくとも、米国仮出願第61/815,148号または米国出願第13/939,027号および第14/259,046号では、予測残差の回転の適用を、不可逆コ

10

20

30

40

50

ーディングモードにおいて変換がスキップされ得るブロックサイズに制限することが提案された。言い換えれば、ビデオエンコーダ20およびビデオデコーダ30は、不可逆コーディングモードにおいて変換がスキップされ得るブロックサイズに対してのみ予測残差を回転させるように構成され得る。いくつかの例では、ビデオエンコーダ20は、情報を信号伝送することができ、ビデオデコーダ30は、いくつかの例として、スライスヘッダ、ピクチャパラメータセット(PPS)、および/またはシーケンスパラメータセット(SPS)内で不可逆コーディングモードにおいて変換がスキップされ得るブロックサイズを示す情報を受信することができる。

【0118】

[0109]これら2つの概念を組み合わせることは、不可逆コーディングモードにおいて変換がスキップされ得るブロックサイズに対してのみ残差DPCMおよび予測残差の回転が適用され得るという制限をもたらす。言い換えれば、いくつかの例では、ビデオエンコーダ20およびビデオデコーダ30は、不可逆コーディングモードにおいて変換がスキップされる残差ブロックサイズに対してのみRDPCMおよび予測残差の回転が適用されるように構成され得る。

【0119】

[0110]このように、いくつかの場合には、変換スキップ、予測残差の回転、および残差DPCMに関するサイズ間の調和が存在することがある。ビデオエンコーダ20は、情報を信号伝送することができ、ビデオデコーダ30は、変換スキップ、回転、または残差DPCMが適用され得るブロックのサイズを示す情報を受信することができる。いくつかの場合には、変換スキップ、予測残差の回転、および残差DPCMに関するサイズ間の調和が存在することがある。これらの場合には、変換スキップ、予測残差の回転、および残差DPCMのサイズ間の調和のために、ビデオエンコーダ20は、情報を信号伝送することができ、ビデオデコーダ30は、変換スキップ、回転、または残差DPCMのうちの1つのみのサイズを示す情報を受信することができる。これらの例では、ビデオデコーダ30は、調和のためにサイズを示す情報がすべて(たとえば、この例では、変換スキップ、回転、および残差DPCM)に適用可能であることを決定することができ、ビデオエンコーダ20は、変換スキップ、回転、および残差DPCMが適用されるのが可能になる際のサイズを別個に信号伝送する必要がない場合がある。

【0120】

[0111]上記のように、ビデオエンコーダ20は、そのような情報を信号伝送することができ、ビデオデコーダ30は、スライスヘッダ、PPS、および/またはSPSにおいてそのような情報を受信することができる。いくつかの例では、ビデオデコーダ30は、そのような情報を用いて事前構成される場合があり、ビデオエンコーダ20は、そのような情報を必ずしも信号伝送する必要がない。調和を対象とするそのような技法は、本開示全体にわたって説明する例にも適用可能である場合がある。

【0121】

[0112]いくつかの例では、サイズ制限は、残差DPCMが適用され得るブロックに課され得る。たとえば、ビデオエンコーダ20は、いくつかの例として、スライスヘッダ、ピクチャパラメータセット(PPS)、および/またはシーケンスパラメータセット(SPS)におけるサイズ制限を示す情報を信号伝送することができる。ビデオデコーダ30は、いくつかの例として、スライスヘッダ、PPS、またはSPSからサイズ制限を決定することができる。いくつかの事例では、ビデオエンコーダ20がサイズ制限を示す情報を信号伝送することが必要でない場合があり、ビデオデコーダ30は、そのような情報を用いて事前構成され得る。サイズ制限が存在する例では、いくつかの場合には、ビデオエンコーダ20は、ビデオデコーダ30による後続の取出しのためにそのような情報を信号伝送する場合があり、いくつかの場合には、ビデオデコーダ30は、そのような情報を用いて事前構成される場合があり、ビデオエンコーダ20は、サイズ制限を示す情報を信号伝送する必要がない。

【0122】

[0113] 方形ブロックでは、残差 D P C M は、特定のサイズ（たとえば、 $8 \times 8$ ）までのブロックサイズにのみ適用され得る。たとえば、ビデオエンコーダ 20 およびビデオデコーダ 30 は、特定のサイズまでの残差ブロックのブロックサイズにのみ残差 D P C M を適用するように構成され得る。この例では、ビデオエンコーダ 20 は、 $8 \times 8$  であるサイズを示す情報を信号伝送することができ、ビデオデコーダ 30 は、 $8 \times 8$  よりも大きい残差ブロックに対して、残差 D P C M が適用されない場合があることを決定することができる。いくつかの例では、ビデオデコーダ 30 は、残差 D P C M が適用され得る残差ブロックサイズを示す情報を用いて事前構成される場合があり、ビデオエンコーダ 20 は、そのような情報を信号伝送する必要がない場合がある。

【0123】

10

[0114] このサイズ制限は、可逆モードおよび不可逆モードに対して別個に設定される場合があり、ビデオデコーダ 30 による後続の取出しのためにビデオエンコーダ 20 によって信号伝送される場合があるか、または、ビデオデコーダ 30 は、可逆モードおよび不可逆モードに対するサイズ制限を示す情報を用いて事前構成される場合がある。たとえば、不可逆モードでは、残差 D P C M に関するサイズ制限は、不可逆コーディングに関して変換がスキップされ得るブロックサイズ以下であり得る（およびいくつかの例では、そうでなければならない）。可逆モードでは、サイズ制限は、最小の T U サイズ以上であり得る（およびいくつかの例では、そうでなければならない）。

【0124】

[0115] これらの例では、不可逆モードにおいて、ビデオエンコーダ 20 およびビデオデコーダ 30 は、残差ブロックサイズが不可逆コーディングに関して変換がスキップされ得るブロックサイズよりも大きい場合、残差 D P C M を適用しない場合がある。また、可逆モードにおいて、ビデオエンコーダ 20 およびビデオデコーダ 30 は、残差ブロックサイズが最小の T U よりも小さい場合、残差 D P C M を適用しない場合がある。

20

【0125】

[0116] 矩形ブロックでは、サイズ制限は、ブロックの幅および高さの最大値、またはブロックの幅および高さの最小値に適用され得る。たとえば、ビデオエンコーダ 20 およびビデオデコーダ 30 は、ブロックの最大幅および/もしくは高さよりも大きいか、またはブロックの幅および高さよりも小さい残差ブロックサイズに対する残差 D P C M を制限される（たとえば、この残差 D P C M を避けるように構成される）場合がある。ビデオエン

30

【0126】

[0117] また、R D P C M のサイズ制限は、イントラ予測およびインター予測された C U / フレームに対して異なる場合がある。たとえば、イントラの場合には、ビデオエンコーダ 20 およびビデオデコーダ 30 は、 $8 \times 8$  の最大サイズへの制限の悪影響を受けない（たとえば、 $8 \times 8$  の最大サイズへの制限は性能における不利益がほとんどない）場合があるが、 $16 \times 16$  および  $32 \times 32$  の R D P C M が除去されるので、複雑性は低減される。インターの場合には、この制限は、より大きいサイズ（たとえば、 $16 \times 16$ ）に設定される場合があり、その理由は、この場合には、低減による性能の不利益がより大きくなる場合があるからである。

40

【0127】

[0118] いくつかの例では、イントラコード化ブロックにおいて、 $8 \times 8$  までのブロックサイズに対して、対角線走査に加えて、水平走査および垂直走査が使用され得る。たとえば、ビデオエンコーダ 20 およびビデオデコーダ 30 が現在のブロックをイントラ予測することになっている場合、ビデオエンコーダ 20 およびビデオデコーダ 30 は、 $8 \times 8$  までの残差ブロックサイズに関する残差ブロックの係数に対して水平走査または垂直走査を使用することができる。この例では、変換スキップサイズ、残差 D P C M が適用される最大のブロックサイズ、および予測残差が  $180$  度だけ（または  $90$  度もしくは  $270$  度だけ）回転される最大ブロックサイズは、同じである必要がある場合がある。たとえば、ビ

50

デオエンコーダ20およびビデオデコーダ30が変換スキップ、R D P C M、ならびに180度、90度、および/または270度だけの回転を適用し得る残差ブロックのブロックサイズ間の調和が存在する場合がある。

【0128】

[0119]いくつかの例では、インターブロックにR D P C Mを適用する(たとえば、インター予測またはイントラBC予測から生成された残差ブロックにR D P C Mを適用する)場合には、R D P C M(たとえば、水平R D P C Mまたは垂直R D P C M)の順序(方向)は、PUの形状に依存する場合がある。たとえば、PUが水平矩形形状を有する場合、その矩形形状が垂直方向によりも水平方向に長い場合、ビデオエンコーダ20およびビデオデコーダ30は、PUが垂直R D P C Mを使用することを決定することができる。PUが垂直矩形形状である場合、その矩形形状が水平方向によりも垂直方向に長い場合、ビデオエンコーダ20およびビデオデコーダ30は、PUが水平R D P C Mを使用することを決定することができる。

10

【0129】

[0120]方形PUでは、ビデオエンコーダ20およびビデオデコーダ30は、R D P C Mが使用されないことを決定することができる。しかしながら、いくつかの例では、方形PUは、同時に両方のR D P C Mを使用することもできる。たとえば、ビデオエンコーダ20およびビデオデコーダ30は、垂直R D P C Mを適用し、続いて水平R D P C Mを適用することができる。上述の例示的な技法と同様に、ビデオエンコーダ20およびビデオデコーダ30が残差ブロックに適用する走査順序は、R D P C Mの方向に基づいている場合がある(たとえば、J C T V C - J 0 3 1 3に記載されているように、垂直R D P C Mには水平走査、および水平R D P C Mには垂直走査、またはその逆)。

20

【0130】

[0121]図2は、本開示の技法を実装し得る例示的なビデオエンコーダ20を示すブロック図である。図2は、説明のために提供されるものであり、本開示で広く例示され説明される技法を限定するものと見なされるべきではない。説明の目的で、本開示は、H E V C規格の範囲拡張などの、H E V Cコーディングのコンテキストにおいてビデオエンコーダ20について説明する。しかしながら、本開示の技法は、他のコーディング規格または方法に適用可能であり得る。

【0131】

30

[0122]図2に示すように、ビデオデータメモリ99は、ビデオピクチャ内で現在のビデオブロックを符号化するために使用されるビデオデータを受信する。ビデオデータメモリ99は、ビデオエンコーダ20の(たとえば、ビデオデータを記憶するように構成された)構成要素によって符号化されるべきビデオデータを記憶するか、ビデオピクチャを符号化するために使用されるべきビデオデータを記憶することができる。ビデオデータメモリ99に記憶されたビデオデータは、たとえば、ビデオソース18から取得され得る。復号ピクチャバッファ116は、(たとえば、イントラ予測コーディングモード、インター予測コーディングモード、またはイントラBC予測コーディングモードとも呼ばれる、イントラコーディングモード、インターコーディングモード、またはイントラBCコーディングモードで)ビデオエンコーダ20によってビデオデータを符号化する際に使用するための、参照ビデオデータを記憶する復号ピクチャバッファ(D P B)の一例である。ビデオデータメモリ99およびD P B 116は、同期D R A M (S D R A M)を含むダイナミックランダムアクセスメモリ(D R A M)、磁気抵抗R A M (M R A M)、抵抗性R A M (R R A M (登録商標))、または他のタイプのメモリデバイスなどの様々なメモリデバイスのうちのいずれかによって形成され得る。ビデオデータメモリ99およびD P B 116は、同じメモリデバイスまたは別個のメモリデバイスによって与えられ得る。様々な例では、ビデオデータメモリ99は、ビデオエンコーダ20の他の構成要素とともにオンチップであるか、またはそれらの構成要素に対してオフチップであり得る。

40

【0132】

[0123]図2の例では、ビデオエンコーダ20は、予測処理ユニット100と、残差生成

50

ユニット102と、変換処理ユニット104と、量子化ユニット106と、逆量子化ユニット108と、逆変換処理ユニット110と、再構成ユニット112と、フィルタユニット114と、復号ピクチャバッファ116と、エン트로ピー符号化ユニット118とを含む。予測処理ユニット100は、インター予測処理ユニット120と、イントラ予測処理ユニット126とを含む。インター予測処理ユニット120は、動き推定ユニット122と、動き補償ユニット124とを含む。他の例では、ビデオエンコーダ20は、より多数の、より少数の、または異なる機能構成要素を含み得る。いくつかの例において、インター予測処理ユニット120はまた、イントラBC予測を実行するように構成され得る。この場合、動き推定ユニット122および動き補償ユニット124は、動きを推定および補償していないが、代わりに、イントラ予測が機能しない場合があるピクチャの小さい変化を推定および補償している場合もある。

10

#### 【0133】

[0124]ビデオエンコーダ20は、ビデオデータを受信することができる。ビデオエンコーダ20は、ビデオデータのピクチャのスライス中の各CTUを符号化することができる。CTUの各々は、等しいサイズのルーマコーディングツリーブロック(CTB)と、ピクチャの対応するクロマCTBとに関連付けられ得る。CTUを符号化することの一部として、予測処理ユニット100は、CTUのCTBを徐々により小さいブロックに分割するために4分木区分を実行することができる。より小さいブロックは、CUのコーディングブロックであり得る。たとえば、予測処理ユニット100は、CTUと関連付けられたCTBを4つの等しいサイズのサブブロックに区分し、サブブロックの1つまたは複数

20

#### 【0134】

[0125]ビデオエンコーダ20は、CUの符号化表現(すなわち、コード化CU)を生成するために、CTUのCUを符号化することができる。CUを符号化することの一部として、予測処理ユニット100は、CUの1つまたは複数のPUの間でCUと関連付けられたコーディングブロックを区分することができる。したがって、各PUは、ルーマ予測ブロックと、対応するクロマ予測ブロックとに関連付けられる(すなわち、対応する)場合がある。ビデオエンコーダ20およびビデオデコーダ30は、様々なサイズを有するPUをサポートし得る。上記で示したように、CUのサイズはCUのルーマコーディングブロックのサイズを指すことがあり、PUのサイズはPUのルーマ予測ブロックのサイズを指すことがある。特定のCUのサイズが $2N \times 2N$ と仮定すると、ビデオエンコーダ20およびビデオデコーダ30は、イントラ予測の場合は $2N \times 2N$ または $N \times N$ のPUサイズをサポートすることができ、インター予測の場合は $2N \times 2N$ 、 $2N \times N$ 、 $N \times 2N$ 、 $N \times N$ 、または同様の対称のPUサイズをサポートすることができる。ビデオエンコーダ20およびビデオデコーダ30は、インター予測用の $2N \times nU$ 、 $2N \times nD$ 、 $nL \times 2N$ 、および $nR \times 2N$ のPUサイズ用の非対称区分化をサポートすることもできる。

30

#### 【0135】

[0126]インター予測処理ユニット120は、CUの各PUに対してインター予測を実行することによってPUの予測データを生成し、イントラBC予測を除いて同様の機能を実行することができる。PUの予測データは、PUの予測サンプルブロック、およびPUの動き情報、またはPUのブロックベクトルを含み得る。インター予測処理ユニット120は、PUがIスライス中にあるのか、Pスライス中にあるのか、Bスライス中にあるのかに応じて、CUのPUに対して異なる演算を実行し得る。Iスライス中では、すべてのPUがイントラ予測される。したがって、PUがIスライス中にある場合、インター予測処理ユニット120はPUに対してインター予測を実行しない。したがって、Iモードで符号化されるブロックでは、予測されるブロックは、同じフレーム内の以前に符号化された隣接ブロックからの空間的予測を使用して形成される。

40

#### 【0136】

[0127]PUがPスライス中にある場合、動き推定ユニット122は、PUのための参照領域について参照ピクチャのリスト(たとえば、「RefPicList0」)中の参照

50

ピクチャを探索し得る。PUの参照領域は、PUのサンプルブロックに最も密接に対応するサンプルブロックを含む参照ピクチャ内の領域であり得る。動き推定ユニット122は、PUのための参照領域を含む参照ピクチャのRefPicList0中の位置を示す参照インデックスを生成することができる。加えて、動き推定ユニット122は、PUのコーディングブロックと参照領域に関連付けられた参照位置との間の空間変位を示すMVを生成することができる。たとえば、MVは、現在の復号されたピクチャ中の座標から参照ピクチャ中の座標までのオフセットを提供する2次元ベクトルであり得る。動き推定ユニット122は、PUの動き情報として参照インデックスおよびMVを出力することができる。動き補償ユニット124は、PUの動きベクトルによって示された参照位置における実際のまたは補間されたサンプルに基づいて、PUの予測サンプルブロックを生成することができる。

10

#### 【0137】

[0128] PUがBスライス中にある場合、動き推定ユニット122は、PUのために単予測または双予測を実行することができる。PUのための単予測を実行するために、動き推定ユニット122は、PUのための参照領域についてRefPicList0または第2の参照ピクチャリスト(「RefPicList1」)の参照ピクチャを探索することができる。動き推定ユニット122は、PUの動き情報として、参照領域を含む参照ピクチャのRefPicList0またはRefPicList1中の位置を示す参照インデックスと、PUのサンプルブロックと参照領域に関連付けられた参照位置との間の空間変位を示すMVと、参照ピクチャがRefPicList0中にあるかRefPicList1中にあるかを示す1つまたは複数の予測方向インジケータとを出力することができる。動き補償ユニット124は、PUの動きベクトルによって示される参照領域における実際のサンプルまたは補間されたサンプルに少なくとも部分的に基づいて、PUの予測サンプルブロックを生成することができる。

20

#### 【0138】

[0129] PUのための双方向インター予測を実行するために、動き推定ユニット122は、PUのための参照領域についてRefPicList0中の参照ピクチャを探索することができる。PUのための別の参照領域についてRefPicList1中の参照ピクチャを探索することもできる。動き推定ユニット122は、参照領域を含む参照ピクチャのRefPicList0およびRefPicList1中の位置を示す参照ピクチャインデックスを生成することができる。加えて、動き推定ユニット122は、参照領域に関連付けられる参照位置とPUのサンプルブロックとの間の空間変位を示すMVを生成することができる。PUの動き情報は、PUの参照インデックスとMVとを含み得る。動き補償ユニット124は、PUの動きベクトルによって示される参照領域における実際のサンプルまたは補間されたサンプルに少なくとも部分的に基づいて、PUの予測サンプルブロックを生成することができる。

30

#### 【0139】

[0130] 本開示の1つまたは複数の技法によれば、予測処理ユニット100内の1つまたは複数のユニットは、ビデオ符号化プロセスの一部として、本明細書で説明する技法のうちの1つまたは複数を実行することができる。ただし、本開示で説明する技法は、そのように限定されない。いくつかの例では、予測処理ユニット100は、1つまたは複数の他のユニットと組み合わせて、本開示で説明する技法のうちの1つまたは複数を実行することができる。いくつかの例では、プロセッサ(図示せず)は、単独で、またはビデオエンコーダ20の1つまたは複数のユニットと組み合わせて、本開示で説明する例示的な技法を実装することができる。たとえば、ビデオエンコーダ20は、1つまたは複数のプロセッサを備えるものと見なされる場合があり、これらの1つまたは複数のプロセッサは、本開示で説明する例示的な技法を実装するように構成され得る。

40

#### 【0140】

[0131] イントラ予測処理ユニット126は、PUに対してイントラ予測を実行することによって、PUの予測データを生成することができる。PUの予測データは、PUの予測

50

サンプルブロックと様々なシンタックス要素とを含み得る。イントラ予測処理ユニット 126 は、I スライス、P スライス、および B スライス中の P U に対してイントラ予測を実行することができる。

【0141】

[0132] P U に対してイントラ予測を実行するために、イントラ予測処理ユニット 126 は、P U の予測データの複数のセットを生成するために、複数のイントラ予測モードを使用することができる。いくつかのイントラ予測モードでは、イントラ予測処理ユニット 126 は、そのイントラ予測モードに関連付けられた方向へ、P U のサンプルブロック全体にわたって、隣接する P U のサンプルブロックからのサンプルを拡張することができる。隣接する P U は、P U、C U、および C T U について左から右、上から下の符号化順序を仮定すると、P U の上、右上、左上、または左にあり得る。イントラ予測処理ユニット 126 は、様々な数のイントラ予測モード、たとえば 33 個の方向のイントラ予測モードを使用することができる。いくつかの例では、イントラ予測モードの数は、P U に関連付けられた領域（たとえば、予測ブロック）のサイズに依存し得る。

10

【0142】

[0133] 予測処理ユニット 100 は、P U のためにインター予測処理ユニット 120 によって生成された予測データ、または P U のためにイントラ予測処理ユニット 126 によって生成された予測データの中から、C U の P U の予測データを選択することができる。いくつかの例では、予測処理ユニット 100 は、予測データのセットのレート / 歪みの尺度に基づいて、C U の P U の予測データを選択する。選択された予測データの予測サンプルブロックは、本明細書では、選択された予測サンプルブロックと呼ばれ得る。

20

【0143】

[0134] 残差生成ユニット 102 は、C U の残差ブロックベースのコーディングブロックと選択された予測 P U とを生成する（C U のルーマコーディングブロック、C b コーディングブロック、および C r コーディングブロック、ならびに C U の P U の選択された予測ルーマブロック、予測 C b ブロック、および予測 C r ブロックに基づいて、C U のルーマ残差ブロックと、C b 残差ブロックと、C r 残差ブロックとを生成する）ことができる。たとえば、残差生成ユニット 102 は、残差ブロック中の各サンプルが C U のコーディングブロック中のサンプルと C U の P U の対応する選択された予測サンプルブロック中の対応するサンプルとの間の差分に等しい値を有するように C U の残差ブロックを生成することができる。

30

【0144】

[0135] 変換処理ユニット 104 は、C U の（すなわち、C U に関連付けられた）残差ブロックを C U の T U に関連付けられた変換ブロックに区分するために 4 分木区分を実行することができる。したがって、T U は、ルーマ変換ブロックおよび 2 つのクロマ変換ブロックに対応する（すなわち、関連付けられる）場合がある。C U の T U のルーマ変換ブロックおよびクロマ変換ブロックのサイズおよび位置は、C U の P U の予測ブロックのサイズおよび位置に基づくことも基づかないこともある。「残差 4 分木」（R Q T）として知られる 4 分木構造は、領域の各々に関連付けられたノードを含み得る。C U の T U は、R Q T のリーフノードに対応し得る。

40

【0145】

[0136] 変換処理ユニット 104 は、残差ブロック（たとえば、T U）の残差データの残差値をピクセル領域から変換領域に変換するために T U の変換ブロックに 1 つまたは複数の変換を適用することによって C U の各 T U に関する変換係数ブロックを生成することができる。変換処理ユニット 104 は、T U に関連付けられた変換ブロックに様々な変換を適用することができる。たとえば、変換処理ユニット 104 は、離散コサイン変換（D C T）、方向変換、または概念的に同様の変換を変換ブロックに適用することができる。いくつかの例において、変換処理ユニット 104 は、変換ブロックに変換を適用しない。そのような例では、変換ブロックは、変換係数ブロックとして扱われ得る。

【0146】

50

[0137]量子化ユニット106は、係数ブロック中の変換係数を量子化することができる。量子化プロセスは、変換係数の一部またはすべてに関連付けられたビット深度を低減し得る。たとえば、 $n$ ビット変換係数は量子化の間に $m$ ビットの変換係数に切り捨てられてよく、ただし、 $n$ は $m$ よりも大きい。量子化ユニット106は、CUに関連付けられた量子化パラメータ(QP)値に基づいて、CUのTUに関連付けられた係数ブロックを量子化することができる。ビデオエンコーダ20は、CUに関連付けられたQP値を調整することによって、CUに関連付けられた係数ブロックに適用される量子化の程度を調整することができる。量子化は、情報の喪失をもたらすことがあり、したがって、量子化された変換係数は、元の係数よりも低い精度を有することがある。

【0147】

10

[0138]逆量子化ユニット108および逆変換処理ユニット110は、それぞれ、係数ブロックから残差ブロックを再構成するために、係数ブロックに逆量子化および逆変換を適用することができる。再構成ユニット112は、TUに関連付けられた再構成された変換ブロックを生成するために、予測処理ユニット100によって生成された1つまたは複数の予測サンプルブロックの対応するサンプルに、再構成された残差ブロックを加算することができる。ビデオエンコーダ20は、このようにCUの各TUのための変換ブロックを再構成することによって、CUのコーディングブロックを再構成することができる。

【0148】

[0139]フィルタユニット114は、CUに関連付けられたコーディングブロック中のアーティファクトのブロッキングを低減させるための1つまたは複数のデブロッキング動作、サンプル適応オフセット(SAO)、または適応ループフィルタリング(ALF)を含む、様々なフィルタリング動作のうちのいずれかを実行することができる。復号ピクチャバッファ116は、フィルタユニット114が、再構成されたコーディングブロックに対して1つまたは複数のデブロッキング動作を実行した後、再構成されたコーディングブロックを記憶することができる。インター予測処理ユニット120は、他のピクチャのPUに対してインター予測を実行するために、再構成されたコーディングブロックを含む参照ピクチャを使用することができる。加えて、イントラ予測処理ユニット126は、CUと同じピクチャ中の他のPUに対してイントラ予測を実行するために、復号ピクチャバッファ116中の再構成されたコーディングブロックを使用することができる。

20

【0149】

30

[0140]エントロピー符号化ユニット118は、ビデオエンコーダ20の他の機能構成要素からデータを受け取ることができる。たとえば、エントロピー符号化ユニット118は、量子化ユニット106から係数ブロックを受け取ることができ、予測処理ユニット100からシンタックス要素を受け取ることができる。エントロピー符号化ユニット118は、エントロピー符号化データを生成するために、このデータに対して1つまたは複数のエントロピー符号化演算を実行することができる。

【0150】

[0141]いくつかの例では、RDPCMが適用されるとき、エントロピー符号化ユニット118は、RDPCMを実行することができる。たとえば、予測処理ユニット100は、エントロピー符号化ユニット118に、RDPCMを適用するように命令し、残差ブロックに対して適用されるべきRDPCMの順序(たとえば、水平RDPCMまたは垂直RDPCM)を規定するように命令することができる。いくつかの例では、図2に示されていないビデオエンコーダ20の構成要素は、RDPCMを実行することができる。上述のように、RDPCMは、残差生成ユニット102、変換処理ユニット104、または量子化ユニット106の出力であり得る、残差ブロックに適用される。

40

【0151】

[0142]いくつかの例では、エントロピー符号化ユニット118は、コンテキスト適応型可変長コーディング(CAVLC)演算、CABAC演算、variable-to-variable(V2V)lengthコーディング演算、シンタックススペースコンテキスト適応型バイナリ算術コーディング(SBAC)演算、確率間隔区分エントロピー(P

50



I P E ) コーディング演算、指数ゴロム符号化演算、または別のタイプのエントロピー符号化演算をデータに対して実行することができる。ビデオエンコーダ 20 は、エントロピー符号化ユニット 118 によって生成されたエントロピー符号化されたデータを含むビットストリームを出力することができる。たとえば、ビットストリームは、C U の R Q T を表すデータを含み得る。

#### 【0152】

[0143] 要素 201 は、変換スキップを実施するためのスイッチ（または概念スイッチ）を表す場合がある。制御信号 202 は変換スキップモードが実施されるべきかどうかを決定する予測処理ユニット 100 からの信号を表すことができ、要素 203 は、逆変換処理および逆量子化処理をバイパスする復号ループを表すことができる。いくつかの例では、可逆コーディングは、変換および量子化をなくす。他の例では、可逆コーディングは、変換を実行して量子化処理だけをなくす。さらに他の例では、可逆コーディングは、変換および量子化を使用して実施され得るが、量子化パラメータは、あらゆる量子化データ喪失を避けるように選択され得る。これらおよび他の例は、本開示の範囲内にある。

#### 【0153】

[0144] 要素 204 および 205 は、変換スキップモードを実施するために使用され得るスイッチ（または概念スイッチ）を表す。変換スキップモードでは、残差データは変換処理ユニット 104 によって変換されないが、量子化ユニット 106 によって量子化される。したがって、要素 204 の破線は、2つの可能なデータパスを表す。1つのデータでは、残差データは量子化ユニット 106 によって量子化され、他のデータパスでは、残差データは量子化ユニット 106 によって量子化されない。同様に、ビデオエンコーダ 20 の復号ループにおいて、残差データは逆量子化ユニット 108 によって逆量子化されるが、逆変換処理ユニット 110 によって変換されない。したがって、要素 205 の破線は、残差データが逆量子化ユニット 108 によって逆量子化されるが、逆変換処理ユニット 110 によって変換されない、代替的なデータパスを表す。

#### 【0154】

[0145] 本開示で説明する技法によれば、ビデオデータメモリ 99 は、現在のブロックの予測ブロックを記憶するように構成され得る。ビデオエンコーダ 20 は、第1の残差ブロックに残差差分パルスコード変調 (R D P C M) が適用される場合、第1の残差ブロックに R D P C M が適用されるべき方向を決定するように構成され得る。この第1の残差ブロックは、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む。上述のように、残差ブロックは、エントロピー符号化されるべきブロックを指し、T U に対応し得る。たとえば、現在のブロックと予測ブロックとの間の差分は、複数の T U にさらに分割されるか、またはこれ以上分割されない（たとえば、単一の T U として保持される）ブロックをもたらす場合がある。残差ブロックは、これ以上分割されない単一の T U か、またはさらに分割される T U のうちの1つである。

#### 【0155】

[0146] ビデオエンコーダ 20 はまた、残差 D P C M が適用される決定方向に基づいて第1の残差ブロックの走査順序を決定するように構成され得る。再び、第1の残差ブロックは、現在のブロックのインター予測またはイントラ B C 予測から生成され、第1の残差ブロックに関して、変換がスキップまたはバイパスされ得る。残差 D P C M が適用される方向の例としては、垂直残差 D P C M および水平残差 D P C M がある。第1の残差ブロックに対する残差 D P C M が垂直残差 D P C M であることをビデオエンコーダ 20 が決定した場合、および第1の残差ブロックのサイズが（しきい値サイズの一例として） $8 \times 8$  以下である場合、ビデオエンコーダ 20 は、残差ブロックに対する（たとえば、各  $4 \times 4$  サブブロックに対する）水平走査を決定することができる。第1の残差ブロックに対する残差 D P C M が水平残差 D P C M であることをビデオエンコーダ 20 が決定した場合、および第1の残差ブロックのサイズが（しきい値サイズの一例として） $8 \times 8$  以下である場合、ビデオエンコーダ 20 は、残差ブロックに対する（たとえば、各  $4 \times 4$  サブブロックに対

する) 垂直走査を決定することができる。

【0156】

[0147]いくつかの例では、垂直走査または水平走査において、決定方向は、第2の残差ブロックが現在のブロックをイントラ予測することから生成された場合、および第1の残差ブロックに残差DPCMが適用される決定方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用された場合に、第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である場合がある。たとえば、いくつかの例では、そのような残差ブロックに使用される走査順序は、残差ブロックが現在のブロックをイントラ予測することから生成されるとき、および残差ブロックが現在のブロックをインター予測またはイントラブロックコピー予測することから生成されるときと同じであることが必要である場合がある。8×8以下のサイズに対してRDPCMが適用される、インター予測、イントラBC予測、およびイントラ予測に関する走査順序の調和については、理解を容易にするために説明され、生成された残差ブロックに関する走査順序の選択は、インター予測と、イントラBC予測と、イントラ予測との間で調和される必要がないことを理解されたい。

10

【0157】

[0148]いくつかの例では、第1の残差ブロックに関する決定された走査順序は、第1の残差ブロックが8×8までのサイズ(たとえば、TUのTUサイズは8×8以下である)を有する場合、第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である場合がある。たとえば、水平RDPCMの適用において、第2の残差ブロックが垂直方向に走査されてきた場合、ビデオエンコーダ20は、第1の残差ブロックに関する走査順序が垂直走査になることを決定することができる。垂直RDPCMの適用において、第2の残差ブロックが水平方向に走査されてきた場合、ビデオエンコーダ20は、第1の残差ブロックに関する走査順序が水平走査になることを決定することができる。別の例として、水平RDPCMの適用において、第2の残差ブロックが水平方向に走査されてきた場合、ビデオエンコーダ20は、第1の残差ブロックに関する走査順序が水平走査になることを決定することができる。垂直RDPCMの適用において、第2の残差ブロックが垂直方向に走査されてきた場合、ビデオエンコーダ20は、第1の残差ブロックに関する走査順序が垂直走査になることを決定することができる。

20

【0158】

[0149]ビデオエンコーダ20は、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー符号化することができ、残差DPCMが適用される決定方向を示す情報を符号化することができる。ビデオエンコーダ20は、符号化残差データと残差DPCMが適用される決定方向を示す情報とを出力することができる。

30

【0159】

[0150]図3は、本開示の技法を実装するように構成された例示的なビデオデコーダ30を示すブロック図である。図3は、説明のために提供されるものであり、本開示において広く例示され説明される技法を限定するものではない。説明の目的で、本開示は、HEVCコーディング規格の範囲拡張などの、HEVCコーディング規格のコンテキストにおいてビデオデコーダ30について説明する。しかしながら、本開示の技法は、他のコーディング規格または方法に適用可能であり得る。

40

【0160】

[0151]図3の例では、ビデオデータメモリ149は、符号化ビデオを受信する。ビデオデータメモリ149は、ビデオデコーダ30の構成要素によって復号されるために、符号化されたビデオビットストリームなどのビデオデータを記憶する(たとえば、ビデオデータを記憶するように構成される)場合がある。ビデオデータメモリ149に記憶されたビデオデータは、カメラなどのローカルビデオソースから、ビデオデータの有線もしくはワイヤレスのネットワーク通信を介して、または物理データ記憶媒体にアクセスすることによって取得され得る。ビデオデータメモリ149は、符号化ビデオビットストリームからの符号化ビデオデータを記憶するコード化ピクチャバッファ(CPB)を形成し得る。

50

## 【 0 1 6 1 】

[0152]復号ピクチャバッファ 1 6 2 は、（たとえば、イントラコーディングモード、インターコーディングモード、およびイントラ B C コーディングモードで）ビデオデコーダ 3 0 によってビデオデータを復号する際に使用するための、参照ビデオデータを記憶する、復号されたピクチャバッファ（D P B）の一例である。ビデオデータメモリ 1 4 9 および D P B 1 6 2 は、同期 D R A M（S D R A M）を含むダイナミックランダムアクセスメモリ（D R A M）、磁気抵抗 R A M（M R A M）、抵抗性 R A M（R R A M）、または他のタイプのメモリデバイスなどの様々なメモリデバイスのうちのいずれかによって形成され得る。ビデオデータメモリ 1 4 9 および D P B 1 6 2 は、同じメモリデバイスまたは別個のメモリデバイスによって与えられ得る。様々な例では、ビデオデータメモリ 1 4 9 は、ビデオデコーダ 3 0 の他の構成要素とともにオンチップであるか、またはそれらの構成要素に対してオフチップであり得る。

10

## 【 0 1 6 2 】

[0153]図 3 の例では、ビデオデコーダ 3 0 は、エントロピー復号ユニット 1 5 0 と、予測処理ユニット 1 5 2 と、逆量子化ユニット 1 5 4 と、逆変換処理ユニット 1 5 6 と、再構成ユニット 1 5 8 と、フィルタユニット 1 6 0 と、復号ピクチャバッファ 1 6 2 とを含む。予測処理ユニット 1 5 2 は、動き補償ユニット 1 6 4 とイントラ予測処理ユニット 1 6 6 とを含む。他の例では、ビデオデコーダ 3 0 は、より多数の、より少数の、または異なる機能構成要素を含み得る。いくつかの例では、動き補償ユニット 1 6 4 またはイントラ予測処理ユニット 1 6 6 は、イントラ B C 予測処理も実行するようにさらに構成され得る。

20

## 【 0 1 6 3 】

[0154]ビデオデコーダ 3 0 は、ビットストリームを受信することができる。エントロピー復号ユニット 1 5 0 は、ビットストリームからシンタックス要素を復号するためにビットストリームを構文解析することができる。エントロピー復号ユニット 1 5 0 は、ビットストリーム中のエントロピー符号化シンタックス要素をエントロピー復号することができる。予測処理ユニット 1 5 2、逆量子化ユニット 1 5 4、逆変換処理ユニット 1 5 6、再構成ユニット 1 5 8、およびフィルタユニット 1 6 0 は、ビットストリームから抽出（たとえば、取得）されたシンタックス要素に基づいて復号ビデオデータを生成することができる。

30

## 【 0 1 6 4 】

[0155]いくつかの例では、エントロピー復号ユニット 1 5 0 は、変換スキップ、不可逆、および可逆を用いて符号化された残差ブロックを再構成するために R D P C M を実行するように構成され得る。いくつかの例では、エントロピー復号ユニット 1 5 0 以外の構成要素は、残差ブロックを再構成するために R D P C M を実施するように構成され得る。

## 【 0 1 6 5 】

[0156]ビットストリームは、一連のネットワークアブストラクションレイヤ（N A L）ユニットを備え得る。ビットストリームの N A L ユニットの単位は、コード化スライス N A L ユニットの単位を含み得る。ビットストリームを復号することの一部として、エントロピー復号ユニット 1 5 0 は、コード化スライス N A L ユニットの単位からシンタックス要素を抽出し、エントロピー復号することができる。コード化スライスの各々は、スライスヘッダとスライスデータとを含み得る。スライスヘッダは、スライスに関するシンタックス要素を含み得る。スライスヘッダ中のシンタックス要素は、スライスを含むピクチャと関連付けられた P P S を識別するシンタックス要素を含み得る。

40

## 【 0 1 6 6 】

[0157]ビデオデコーダ 3 0 は、ビットストリームからのシンタックス要素を復号することに加えて、区分されていない C U に対して再構成動作を実行することができる。区分されていない C U に対して再構成動作を実行するために、ビデオデコーダ 3 0 は、C U の各 T U に対して再構成動作を実行することができる。C U の各 T U に対して再構成行することによって、ビデオデコーダ 3 0 は、C U の残差ブロックを再構成することができる。

50

## 【 0 1 6 7 】

[0158] C U の T U に対して再構成動作を実行することの一部として、逆量子化ユニット 1 5 4 は、T U に関連付けられた係数ブロックを逆量子化 (inverse quantize)、すなわち逆量子化 (de-quantize) することができる。逆量子化ユニット 1 5 4 は、量子化の程度を決定するために、また同様に、逆量子化ユニット 1 5 4 が適用すべき逆量子化の程度を決定するために、T U の C U に関連付けられた Q P 値を使用することができる。つまり、圧縮比、すなわち、元のシーケンスと圧縮されたシーケンスとを表すために使用されるビット数の比は、変換係数を量子化するとき使用される Q P の値を調整することによって制御され得る。圧縮比はまた、採用されるエントロピーコーディングの方法に依存し得る。

10

## 【 0 1 6 8 】

[0159] 逆量子化ユニット 1 5 4 が係数ブロックを逆量子化した後、逆変換処理ユニット 1 5 6 は、T U に関連付けられた残差ブロックを生成するために、係数ブロックに 1 つまたは複数の逆変換を適用することができる。たとえば、逆変換処理ユニット 1 5 6 は、逆 D C T、逆整数変換、逆カルーネンレーベ変換 (K L T)、逆回転変換、逆方向変換、または別の逆変換を、係数ブロックに適用することができる。

## 【 0 1 6 9 】

[0160] イントラ予測を使用して P U が符号化される場合、イントラ予測処理ユニット 1 6 6 は、P U の予測ブロックを生成するためにイントラ予測を実行することができる。イントラ予測処理ユニット 1 6 6 は、空間的に隣接する P U の予測ブロックに基づいて、P U のための予測ブロック (たとえば、ルーマ予測ブロック、C b 予測ブロック、および C r 予測ブロック) を生成するために、イントラ予測モードを使用することができる。イントラ予測処理ユニット 1 6 6 は、ビットストリームから復号された 1 つまたは複数のシンタックス要素に基づいて、P U のイントラ予測モードを決定することができる。

20

## 【 0 1 7 0 】

[0161] 予測処理ユニット 1 5 2 は、ビットストリームから抽出されたシンタックス要素に基づいて、第 1 の参照ピクチャリスト (R e f P i c L i s t 0) と第 2 の参照ピクチャリスト (R e f P i c L i s t 1) とを構成することができる。さらに、P U がインター予測を使用して符号化される場合、エントロピー復号ユニット 1 5 0 は、P U の動き情報を抽出 (たとえば、決定) することができる。動き補償ユニット 1 6 4 は、P U の動き情報に基づいて、P U のための 1 つまたは複数の参照領域を決定することができる。動き補償ユニット 1 6 4 は、P U のための 1 つまたは複数の参照領域におけるサンプルブロックに基づいて、P U のための予測ブロック (たとえば、ルーマ予測ブロック、C b 予測ブロック、および C r 予測ブロック) を生成することができる。

30

## 【 0 1 7 1 】

[0162] 本開示の 1 つまたは複数の技法によれば、予測処理ユニット 1 5 2 内の 1 つまたは複数のユニットは、ビデオ復号プロセスの一部として、本明細書で説明する技法を実行することができる。ただし、本開示で説明する技法は、そのように限定されない。いくつかの例では、予測処理ユニット 1 5 2 は、1 つまたは複数の他のユニットと組み合わせて、本開示で説明する技法のうちの 1 つまたは複数を実行することができる。いくつかの例では、プロセッサ (図示せず) は、単独で、またはビデオデコーダ 3 0 の 1 つまたは複数のユニットと組み合わせて、本開示で説明する例示的な技法を実装することができる。たとえば、ビデオデコーダ 3 0 は、本開示で説明する例示的な技法を実装するように構成された、1 つまたは複数のプロセッサを含むことができる。

40

## 【 0 1 7 2 】

[0163] 再構成ユニット 1 5 8 は、C U のコーディングブロック (たとえば、ルーマコーディングブロック、C b コーディングブロック、および C r コーディングブロック) を再構成するために、C U の T U に関連付けられた変換ブロック (たとえば、ルーマ変換ブロック、C b 変換ブロック、および C r 変換ブロック) と、C U の P U の予測ブロック (たとえば、ルーマ予測ブロック、C b 予測ブロック、および C r 予測ブロック) と (すなわ

50

ち、適宜、イントラ予測データまたはインター予測データのいずれか)を使用することができる。たとえば、再構成ユニット158は、CUのルーマコーディングブロックと、Cbコーディングブロックと、Crコーディングブロックとを再構成するために、ルーマ変換ブロック、Cb変換ブロック、およびCr変換ブロックのサンプルを予測ルーマブロック、予測Cbブロック、および予測Crブロックの対応するサンプルに加算することができる。

#### 【0173】

[0164]フィルタユニット160は、CUのコーディングブロック(たとえば、ルーマコーディングブロック、Cbコーディングブロック、およびCrコーディングブロック)に関連付けられたアーティファクトのブロッキングを低減させるためのデブロッキング動作、SAO、またはALFを含む様々なフィルタリング動作を実行することができる。ビデオデコーダ30は、CUのコーディングブロック(たとえば、ルーマコーディングブロック、Cbコーディングブロック、およびCrコーディングブロック)を復号ピクチャバッファ162に記憶することができる。復号ピクチャバッファ162は、後続の動き補償、イントラ予測、および図1のディスプレイデバイス32などのディスプレイデバイス上での表示のために参照ピクチャを提供することができる。たとえば、ビデオデコーダ30は、復号ピクチャバッファ162中のルーマブロック、Cbブロック、およびCrブロックに基づいて、他のCUのPUに対してイントラ予測演算またはインター予測演算を実行することができる。このように、ビデオデコーダ30は、変換ブロックを生成し、変換ブロックに少なくとも部分的に基づいてコーディングブロックを生成し、コーディングブロックを表示のために出力するために、係数ブロックの変換係数レベルをビットストリームから抽出(たとえば、取得)し、変換係数レベルを逆量子化し、変換係数レベルに変換を適用することができる。

#### 【0174】

[0165]要素302は、通常のコーディングパスを表すことができ、要素301は、逆変換プロセスおよび逆量子化プロセスをバイパスするバイパスコーディングパスを表すことができる。これらの異なるパスは単に例示的なものであり、可逆コーディングは、バイパスを伴わずに実行され得る。いくつかの例では、可逆コーディングは、変換および量子化をなくす。他の例では、可逆コーディングは、変換を実行して量子化プロセスだけをなくす。さらに他の例では、可逆コーディングは、変換および量子化を使用して実施され得るが、量子化パラメータは、あらゆる量子化データ喪失を避けるように選択され得る。これらおよび他の例は、本開示の範囲内にある。要素303は、変換スキップモードのために使用され得るパスの一例を表す。変換スキップモードでは、残差データは逆量子化ユニット154によって逆量子化され得るが、逆変換処理ユニット156の逆変換はスキップされ得る。

#### 【0175】

[0166]いくつかの例では、ビデオデータメモリ149は、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックを記憶するように構成され得る。ビデオデコーダ30は、第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用される場合、この残差ブロックに残差DPCMが適用される方向を示す情報を復号するように構成され得る。上述のように、残差ブロックは、エントロピー符号化されるべきブロックを指し、TUに対応し得る。たとえば、現在のブロックと予測ブロックとの間の差分は、複数のTUにさらに分割されるか、またはこれ以上分割されない(たとえば、単一のTUとして保持される)ブロックをもたらす場合がある。残差ブロックは、これ以上分割されない単一のTUか、またはさらに分割されるTUのうちの1つである。

#### 【0176】

[0167]ビデオデコーダ30はまた、方向を示す情報に基づいて第1の残差ブロックの走査順序を決定するように構成され得る。再び、第1の残差ブロックは、現在のブロックのインター予測またはイントラBC予測から生成され、第1の残差ブロックに関して、変換

がスキップまたはバイパスされ得る。残差 D P C M が適用される方向の例としては、垂直残差 D P C M および水平残差 D P C M がある。第 1 の残差ブロックに対する残差 D P C M が垂直残差 D P C M であることを示す情報をビデオデコーダ 30 が復号した場合、および第 1 の残差ブロックのサイズが（しきい値サイズの一例として） $8 \times 8$  以下である場合、ビデオデコーダ 30 は、残差ブロックに対する（たとえば、各  $4 \times 4$  サブブロックに対する）水平走査を決定することができる。第 1 の残差ブロックに対する残差 D P C M が水平残差 D P C M であることをビデオデコーダ 30 が決定した場合、および第 1 の残差ブロックのサイズが（しきい値サイズの一例として） $8 \times 8$  以下である場合、ビデオデコーダ 30 は、残差ブロックに対する（たとえば、各  $4 \times 4$  サブブロックに対する）垂直走査を決定することができる。

10

## 【0177】

[0168]いくつかの例では、決定された走査順序は、第 2 の残差ブロックが現在のブロックをイントラ予測することから生成された場合、および復号情報に示された方向と同じ方向を用いて第 2 の残差ブロックが残差 D P C M を適用された場合に、第 2 の残差ブロックに対して使用されるものと同じ走査順序であることが必要である場合がある。たとえば、いくつかの例では、そのような残差ブロックに使用される走査順序は、残差ブロックが現在のブロックをイントラ予測することから生成されるとき、および残差ブロックが現在のブロックをインター予測またはイントラブロックコピー予測することから生成されるときと同じであることが必要である場合がある。

## 【0178】

20

[0169]いくつかの例では、水平走査または垂直走査において、第 1 の残差ブロックに関する決定された走査順序は、第 1 の残差ブロックが  $8 \times 8$  までのサイズ（たとえば、T U の T U サイズは  $8 \times 8$  以下である）を有する場合、第 2 の残差ブロックに対して使用されるものと同じ走査順序であることが必要である場合がある。たとえば、水平 R D P C M の適用において、第 2 の残差ブロックが垂直方向に走査されてきた場合、ビデオデコーダ 30 は、第 1 の残差ブロックに関する走査順序が垂直走査になることを決定することができる。垂直 R D P C M の適用において、第 2 の残差ブロックが水平方向に走査されてきた場合、ビデオデコーダ 30 は、第 1 の残差ブロックに関する走査順序が水平走査になることを決定することができる。別の例として、水平 R D P C M の適用において、第 2 の残差ブロックが水平方向に走査されてきた場合、ビデオデコーダ 30 は、第 1 の残差ブロックに関する走査順序が水平走査になることを決定することができる。垂直 R D P C M の適用において、第 2 の残差ブロックが垂直方向に走査されてきた場合、ビデオデコーダ 30 は、第 1 の残差ブロックに関する走査順序が垂直走査になることを決定することができる。

30

## 【0179】

[0170]ビデオデコーダ 30 は、決定された走査順序に基づいて第 1 の残差ブロックの残差データをエントロピー復号することができる。ビデオデコーダ 30 は、復号残差データに基づいて、現在のブロックを再構成する（たとえば、インター復号する）ことができる。

## 【0180】

[0171]図 5 は、本開示による、ビデオデータを符号化する例示的な技法を示すフローチャートである。図 5 に示す例では、残差差分パルスコード変調（D P C M）が適用されることになっている場合、ビデオエンコーダ 20 は、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第 1 の残差ブロックに残差 D P C M が適用されるべき方向を決定することができる（500）。

40

## 【0181】

[0172]残差 D P C M が適用される方向の例としては、水平残差 D P C M および垂直残差 D P C M がある。一例として、現在のブロックのベクトルは動きベクトルである場合があり、第 1 の残差ブロックは、現在のブロックのインター予測から生成され得る。別の例として、現在のブロックのベクトルはブロックベクトルである場合があり、第 1 の残差プロ

50

ックは、現在のブロックのイントラブロックコピー予測から生成され得る。

【0182】

[0173]ビデオエンコーダ20は、残差DPCMが適用される決定方向に基づいて第1の残差ブロックの走査順序を決定することができる(502)。いくつかの例では、第1の残差ブロックのサイズは、走査順序の決定の因子になる場合もある(たとえば、水平走査または垂直走査は8×8以下のTUサイズにのみ利用可能である場合がある)。一例として、残差DPCMの方向が垂直残差DPCMになることをビデオエンコーダ20が決定した場合、および第1の残差ブロックのサイズがしきい値サイズ(たとえば、8×8)以下である場合に、ビデオエンコーダ20は、走査順序が水平走査になることを決定することができる。残差DPCMの方向が水平残差DPCMになることをビデオエンコーダ20が決定した場合、および第1の残差ブロックのサイズがしきい値サイズ(たとえば、8×8)以下である場合に、ビデオエンコーダ20は、走査順序が垂直走査になることを決定することができる。いくつかの例では、水平残差DPCMでは水平走査が使用される場合があり、垂直残差DPCMでは垂直走査が使用される場合がある。

10

【0183】

[0174]いくつかの例では、決定された走査順序は、第2の残差ブロックが現在のブロックをイントラ予測することから生成された場合、および第1の残差ブロックに残差DPCMが適用される決定方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用された場合に、第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である場合がある。一例として、水平残差DPCMが適用されることになることをビデオエンコーダ20が決定した場合、第1の残差ブロックのサイズが8×8以下である場合、および現在のブロックをイントラ予測することから生成される第2の残差ブロックが水平残差DPCMを適用され垂直走査を使用した場合、ビデオエンコーダ20は、第1の残差ブロックの走査順序が垂直走査になることを決定することができる。垂直残差DPCMが適用されることになることをビデオエンコーダ20が決定した場合、第1の残差ブロックのサイズが8×8以下である場合、および第2の残差ブロックが垂直残差DPCMを適用され水平走査を使用した場合、ビデオエンコーダ20は、第1の残差ブロックの走査順序が水平走査になることを決定することができる。

20

【0184】

[0175]一例として、水平残差DPCMが適用されることになることをビデオエンコーダ20が決定した場合、第1の残差ブロックのサイズが8×8以下である場合、および第2の残差ブロックが水平残差DPCMを適用され水平走査を使用した場合、ビデオエンコーダ20は、第1の残差ブロックの走査順序が水平走査になることを決定することができる。垂直残差DPCMが適用されることになることをビデオエンコーダ20が決定した場合、第1の残差ブロックが8×8以下である場合、および第2の残差ブロックが垂直残差DPCMを適用され垂直走査を使用した場合、ビデオエンコーダ20は、第1の残差ブロックの走査順序が垂直走査になることを決定することができる。

30

【0185】

[0176]このように、いくつかの例では、ビデオエンコーダ20は、残差ブロック(たとえば、TU)のサイズを決定することができる。ビデオエンコーダ20は、残差DPCMの方向と残差ブロックの決定サイズとに基づいて走査順序を決定することができる。たとえば、残差ブロックのサイズがしきい値サイズ(たとえば、8×8)以下である場合、ビデオエンコーダ20は、残差DPCMの方向に基づいて走査順序が水平走査または垂直走査のうちの1つであることを決定することができる。残差ブロックのサイズがしきい値サイズ(たとえば、8×8)よりも大きい場合、ビデオエンコーダ20は、対角線走査を利用することができる。8×8ブロックサイズは一例であり、他のサイズが可能である。

40

【0186】

[0177]ビデオエンコーダ20は、決定された走査順序に基づいて第1の残差ブロックの残差データをエントロピー符号化することができる(504)。ビデオエンコーダ20は、残差DPCMが適用される決定方向を示す情報を符号化(たとえば、エントロピー符号

50

化またはその他)をすることができる(506)。ビデオエンコーダ20は、符号化残差データと残差DPCMが適用される決定方向を示す情報とを出力することができ、ビデオデコーダ30は、現在のブロックを再構成(たとえば、復号)するためにこれらのデータおよび情報を利用することができる(508)。

#### 【0187】

[0178]図6は、本開示による、ビデオデータを復号する例示的な技法を示すフローチャートである。図6の例では、ビデオデコーダ30は、現在のブロックのベクトルによって参照される予測ブロックと現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用されるべき方向を示す情報を復号することができる(600)。いくつかの例では、残差DPCMは、残差ブロックにおいて変換がスキップまたはバイパスされるときにのみ適用され得る。

10

#### 【0188】

[0179]残差DPCMが適用される方向の例としては、水平残差DPCMおよび垂直残差DPCMがある。一例として、現在のブロックのベクトルは動きベクトルである場合があり、第1の残差ブロックは、現在のブロックのインター予測から生成され得る。別の例として、現在のブロックのベクトルはブロックベクトルである場合があり、第1の残差ブロックは、現在のブロックのイントラブロックコピー予測から生成され得る。

#### 【0189】

[0180]ビデオデコーダ30は、方向を示す情報に基づいて第1の残差ブロックの走査順序を決定することができる(602)。いくつかの例では、第1の残差ブロックのサイズは、走査順序の決定の因子になる場合もある(たとえば、水平走査または垂直走査は $8 \times 8$ 以下のTUサイズにのみ利用可能である場合がある)。一例として、残差DPCMの方向が垂直残差DPCMになることをビデオデコーダ30が決定した場合、および第1の残差ブロックのサイズがしきい値サイズ(たとえば、 $8 \times 8$ )以下である場合に、ビデオデコーダ30は、走査順序が水平走査になることを決定することができる。残差DPCMの方向が水平残差DPCMになることをビデオデコーダ30が決定した場合、および第1の残差ブロックのサイズがしきい値サイズ(たとえば、 $8 \times 8$ )以下である場合に、ビデオデコーダ30は、走査順序が垂直走査になることを決定することができる。いくつかの例では、水平残差DPCMでは水平走査が使用される場合があり、垂直残差DPCMでは垂直走査が使用される場合がある。

20

30

#### 【0190】

[0181]いくつかの例では、決定された走査順序は、第2の残差ブロックが現在のブロックをイントラ予測することから生成された場合、および復号情報に示された方向と同じ方向を用いて第2の残差ブロックが残差DPCMを適用された場合に、第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である場合がある。一例として、水平残差DPCMが適用されることになることを示す情報をビデオデコーダ30が復号した場合、第1の残差ブロックのサイズが $8 \times 8$ 以下である場合、および第2の残差ブロックが水平残差DPCMを適用され垂直走査を使用した場合、ビデオデコーダ30は、第1の残差ブロックの走査順序が垂直走査になることを決定することができる。垂直残差DPCMが適用されることになることを示す情報をビデオデコーダ30が復号した場合、第1の残差ブロックのサイズが $8 \times 8$ 以下である場合、および第2の残差ブロックが垂直残差DPCMを適用され水平走査を使用した場合、ビデオデコーダ30は、第1の残差ブロックの走査順序が水平走査になることを決定することができる。

40

#### 【0191】

[0182]上述のように、第2の残差ブロックは、現在のブロックをイントラ予測することから生成されるブロックであり、RDPCMの方向は、イントラ予測モードに等しい。たとえば、垂直RDPCMはイントラ予測の垂直モードを意味し、水平RDPCMはイントラ予測の水平モードを意味する。この例では、走査順序は、RDPCM方向およびイントラ予測モードに直交する。ただし、そのような直交性は、あらゆる例において必要であるとは限らない。

50



## 【 0 1 9 2 】

[0183]別の例として、水平残差 D P C M が適用されることになることを示す情報をビデオデコーダ 3 0 が復号した場合、第 1 の残差ブロックのサイズが  $8 \times 8$  以下である場合、および第 2 の残差ブロックが水平残差 D P C M を適用され水平走査を使用した場合、ビデオデコーダ 3 0 は、第 1 の残差ブロックの走査順序が水平走査になることを決定することができる。垂直残差 D P C M が適用されることになることを示す情報をビデオデコーダ 3 0 が復号した場合、残差ブロックのサイズが  $8 \times 8$  以下である場合、および第 2 の残差ブロックが垂直残差 D P C M を適用され垂直走査を使用した場合、ビデオデコーダ 3 0 は、第 1 の残差ブロックの走査順序が垂直走査になることを決定することができる。

## 【 0 1 9 3 】

10

[0184]このように、いくつかの例では、ビデオデコーダ 3 0 は、残差ブロック（たとえば、T U）のサイズを決定することができる。ビデオデコーダ 3 0 は、残差 D P C M の方向と残差ブロックの決定サイズとに基づいて走査順序を決定することができる。たとえば、残差ブロックのサイズがしきい値サイズ（たとえば、 $8 \times 8$ ）以下である場合、ビデオデコーダ 3 0 は、残差 D P C M の方向に基づいて走査順序が水平走査または垂直走査のうちの 1 つであることを決定することができる。残差ブロックのサイズがしきい値サイズ（たとえば、 $8 \times 8$ ）よりも大きい場合、ビデオデコーダ 3 0 は、対角線走査を利用することができる。 $8 \times 8$  ブロックサイズは一例であり、他のサイズが可能である。

## 【 0 1 9 4 】

[0185]ビデオデコーダ 3 0 は、決定された走査順序に基づいて第 1 の残差ブロックの残差データをエントロピー復号することができる（6 0 4）。たとえば、残差データをエントロピー復号することは、決定された走査順序に基づいて第 1 の残差ブロックの  $4 \times 4$  サブブロックをエントロピー復号することを含み得る。

20

## 【 0 1 9 5 】

[0186]ビデオデコーダ 3 0 は、復号残差データに基づいて、現在のブロックを再構成（たとえば、復号）することができる（6 0 6）。たとえば、現在のブロックのベクトルが、現在のブロックを含むピクチャ以外のピクチャ中の予測ブロックを参照する動きベクトルである場合、ビデオデコーダ 3 0 は、現在のブロックをインター予測復号することができる。現在のブロックのベクトルが、現在のブロックを含むピクチャと同じピクチャ中の予測ブロックを参照するブロックベクトルである場合、ビデオデコーダ 3 0 は、現在のブ

30

## 【 0 1 9 6 】

[0187]1 つまたは複数の例では、本明細書で説明された機能は、ハードウェア、ソフトウェア、ファームウェア、またはそれらの任意の組合せで実装され得る。ソフトウェアで実装される場合、機能は、1 つまたは複数の命令またはコードとしてコンピュータ可読媒体上に記憶されるか、またはコンピュータ可読媒体を介して送信され、ハードウェアベースの処理ユニットによって実行されてよい。コンピュータ可読媒体は、たとえば、データ記憶媒体などの有形媒体、または、たとえば通信プロトコルに従って、ある場所から別の場所へのコンピュータプログラムの転送を容易にする任意の媒体を含む通信媒体に対応する、コンピュータ可読記憶媒体を含み得る。このようにして、コンピュータ可読媒体は、一般に、（1）非一時的である有形のコンピュータ可読記憶媒体または（2）信号もしくはキャリア波などの通信媒体に相当し得る。データ記憶媒体は、本開示で説明する技法の実装のために、命令、コードおよび/またはデータ構造を取り出すために1 つもしくは複数のコンピュータまたは1 つもしくは複数のプロセッサによってアクセスされ得る、任意の利用可能な媒体であり得る。コンピュータプログラム製品は、コンピュータ可読媒体を含んでもよい。

40

## 【 0 1 9 7 】

[0188]例として、それに限定されず、そのようなコンピュータ可読記憶媒体は、R A M、R O M、E E P R O M（登録商標）、C D - R O M もしくは他の光ディスク記憶装置、磁気ディスク記憶装置もしくは他の磁気記憶デバイス、フラッシュメモリ、または命令ま

50

たはデータ構造の形態で所望のプログラムコードを記憶するために使用可能であり、コンピュータによってアクセス可能な他の任意の媒体を備えることができる。さらに、いかなる接続もコンピュータ可読媒体と適切に呼ばれる。たとえば、命令が、ウェブサイト、サーバ、または他の遠隔ソースから、同軸ケーブル、光ファイバケーブル、ツイストペア、デジタル加入者回線(DSL)、または赤外線、無線、およびマイクロ波などのワイヤレス技術を使用して伝送される場合、同軸ケーブル、光ファイバケーブル、ツイストペア、DSL、または赤外線、無線、マイクロ波などのワイヤレス技術は、媒体の定義に含まれる。ただし、コンピュータ可読記憶媒体およびデータ記憶媒体は、接続、搬送波、信号、または他の一時的媒体を含まず、代わりに、非一時的な有形記憶媒体を対象とすることを理解されたい。本明細書で使用するディスク(disk)およびディスク(disc)は、コンパクトディスク(CD)と、レーザーディスク(登録商標)と、光ディスクと、デジタル多用途ディスク(DVD)と、フロッピー(登録商標)ディスクと、Blu-rayディスクとを含み、通常、ディスク(disk)は磁気的にデータを再生し、一方ディスク(disc)はレーザーを用いてデータを光学的に再生する。上述したものの組合せも、コンピュータ可読媒体の範囲の中に含まれるべきである。

【0198】

[0189]命令は、1つまたは複数のデジタル信号プロセッサ(DSP)、汎用マイクロプロセッサ、特定用途向け集積回路(ASIC)、フィールドプログラマブルロジックアレイ(FPGA)、または他の等価な集積回路もしくはディスクリート論理回路などの1つまたは複数のプロセッサによって実行され得る。したがって、本明細書で使用される「プロセッサ」という用語は、前述の構造または本明細書で説明される技法の実装形態に適した任意の他の構造のいずれをも指し得る。さらに、いくつかの態様では、本明細書で説明した機能は、符号化および復号のために構成された専用のハードウェアモジュールおよび/またはソフトウェアモジュール内に与えられるか、あるいは複合コーデックに組み込まれ得る。また、本技法は、1つまたは複数の回路または論理要素で十分に実装され得る。

【0199】

[0190]本開示の技法は、ワイヤレスハンドセット、集積回路(IC)またはICのセット(たとえば、チップセット)を含む、多種多様なデバイスまたは装置で実装され得る。本開示では、開示する技法を実行するように構成されたデバイスの機能的態様を強調するために、様々な構成要素、モジュール、またはユニットについて説明したが、それらの構成要素、モジュール、またはユニットは、必ずしも異なるハードウェアユニットによる実現を必要とするとは限らない。むしろ、上記で説明したように、様々なユニットが、好適なソフトウェアおよび/またはファームウェアとともに、上記で説明した1つまたは複数のプロセッサを含めて、コーデックハードウェアユニットにおいて組み合わせられるか、または相互動作ハードウェアユニットの集合によって与えられ得る。

【0200】

[0191]様々な例について説明してきた。これらの例および他の例は以下の特許請求の範囲内に入る。

以下に、出願当初の特許請求の範囲に記載された発明を付記する。

[C1]

ビデオデータを復号する方法であって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用されるべき方向を示す情報を復号することと、

前記方向を示す前記情報に基づいて前記第1の残差ブロックの走査順序を決定することと、ここにおいて、前記決定された走査順序は、第2の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記復号した情報に示された前記方向と同じ方向を用いて前記第2の残差ブロックが残差DPCMを適用された場合に、前記第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第1の残差ブロックの前記残差データをエント

ロピー復号することと、

前記復号した残差データに基づいて前記現在のブロックを再構成することと  
を備える、方法。

[ C 2 ]

前記現在のブロックの前記ベクトルは動きベクトルを備え、前記第 1 の残差ブロックは、  
前記現在のブロックのインター予測から生成される、C 1 に記載の方法。

[ C 3 ]

前記現在のブロックの前記ベクトルはブロックベクトルを備え、前記第 1 の残差ブロッ  
クは、前記現在のブロックのイントラブロックコピー予測から生成される、C 1 に記載の  
方法。

10

[ C 4 ]

前記方向を示す情報を復号することは、垂直残差 D P C M または水平残差 D P C M のう  
ちの 1 つを示す情報を復号することを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記情報が水平残差 D P C M を示した場合、および前記第 2 の残差ブロックが、水平  
残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること、または

前記情報が垂直残差 D P C M を示した場合、および前記第 2 の残差ブロックが、垂直  
残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること

のうちの 1 つを備える、

C 1 に記載の方法。

20

[ C 5 ]

前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定すること  
をさらに備え、

前記方向を示す情報を復号することは、垂直残差 D P C M または水平残差 D P C M のう  
ちの 1 つを示す情報を復号することを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記情報が水平残差 D P C M を示した場合、前記第 1 の残差ブロックの前記サイズが  
前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、水平残差 D P C  
M を適用され垂直走査を使用した場合、前記垂直走査を決定すること、または

前記情報が垂直残差 D P C M を示した場合、前記第 1 の残差ブロックの前記サイズが  
前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、垂直残差 D P C  
M を適用され水平走査を使用した場合、前記水平走査を決定すること

30

のうちの 1 つを備える、

C 1 に記載の方法。

[ C 6 ]

前記しきい値サイズは、8 × 8 を備える、C 5 に記載の方法。

[ C 7 ]

前記方向を示す情報を復号することは、垂直残差 D P C M または水平残差 D P C M のう  
ちの 1 つを示す情報を復号することを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記情報が水平残差 D P C M を示した場合、および前記第 2 の残差ブロックが、水平  
残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること、または

前記情報が垂直残差 D P C M を示した場合、および前記第 2 の残差ブロックが、垂直  
残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること

40

のうちの 1 つを備える、

C 1 に記載の方法。

[ C 8 ]

前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定すること  
をさらに備える方法であって、

前記方向を示す情報を復号することは、垂直残差 D P C M または水平残差 D P C M のう

50

ちの 1 つを示す情報を復号することを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記情報が水平残差 D P C M を示した場合、前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、水平残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること、または

前記情報が垂直残差 D P C M を示した場合、前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、垂直残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること

のうちの 1 つを備える、

C 1 に記載の方法。

10

[ C 9 ]

前記現在のブロックの前記ベクトルによって参照される前記予測ブロックと前記現在のブロックとの間の前記差分から生成された前記残差データは、残差値をピクセル領域から変換領域に変換する変換が前記残差値に適用されることなく前記予測ブロックと前記現在のブロックとの間の前記差分からの前記残差値を含む残差データを備える、C 1 に記載の方法。

[ C 1 0 ]

前記残差データをエントロピー復号することは、前記決定された走査順序に基づいて前記第 1 の残差ブロックの 4 × 4 サブブロックをエントロピー復号することを備える、C 1 に記載の方法。

20

[ C 1 1 ]

残差 D P C M が前記第 1 の残差ブロックに適用されたかどうかを示す情報を復号することと、

残差 D P C M が前記第 1 の残差ブロックに適用されたかどうかを示す前記復号した情報に基づいて、残差 D P C M が前記第 1 の残差ブロックに適用されたかどうかを決定することと

をさらに備える方法であって、

残差 D P C M が適用される前記順序を示す情報を復号することは、残差 D P C M が前記第 1 の残差ブロックに適用されたことを決定した場合、残差 D P C M が適用される前記順序を示す情報を復号することを備える、

30

C 1 に記載の方法。

[ C 1 2 ]

残差 D P C M が前記第 1 の残差ブロックに適用されていないことを決定した場合、前記走査順序が対角線走査になることを決定すること

をさらに備える、C 1 1 に記載の方法。

[ C 1 3 ]

ビデオデータを符号化する方法であって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第 1 の残差ブロックに残差差分パルスコード変調 ( D P C M ) が適用されるべき方向を決定することと、

40

前記残差 D P C M が適用される前記決定した方向に基づいて前記第 1 の残差ブロックの走査順序を決定することと、ここにおいて、前記決定された走査順序は、第 2 の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記残差 D P C M が前記第 1 の残差ブロックに適用される前記決定した方向と同じ方向を用いて前記第 2 の残差ブロックが残差 D P C M を適用された場合に、前記第 2 の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第 1 の残差ブロックの前記残差データをエントロピー符号化することと、

残差 D P C M が適用される前記決定した方向を示す情報を符号化することと、

前記符号化した残差データと残差 D P C M が適用される前記決定した方向を示す前記情

50

報とを出力することと  
を備える、方法。

[ C 1 4 ]

前記現在のブロックの前記ベクトルは動きベクトルを備え、前記第 1 の残差ブロックは、前記現在のブロックのインター予測から生成される、C 1 3 に記載の方法。

[ C 1 5 ]

前記現在のブロックの前記ベクトルはブロックベクトルを備え、前記第 1 の残差ブロックは、前記現在のブロックのイントラブロックコピー予測から生成される、C 1 3 に記載の方法。

[ C 1 6 ]

方向を決定することは、水平残差 D P C M が適用されるか、または垂直残差 D P C M が適用されるかを決定することのうちの 1 つを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 2 の残差ブロックが、水平残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること、または

前記第 2 の残差ブロックが、垂直残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること

のうちの 1 つを備える、

C 1 3 に記載の方法。

[ C 1 7 ]

前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定することをさらに備え、

方向を決定することは、水平残差 D P C M が適用されるか、または垂直残差 D P C M が適用されることを決定することのうちの 1 つを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、水平残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること、または

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、垂直残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること

のうちの 1 つを備える、

C 1 3 に記載の方法。

[ C 1 8 ]

前記しきい値サイズは、8 × 8 を備える、C 1 7 に記載の方法。

[ C 1 9 ]

方向を決定することは、水平残差 D P C M が適用されるか、または垂直残差 D P C M が適用されることを決定することのうちの 1 つを備え、

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 2 の残差ブロックが、水平残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること、または

前記第 2 の残差ブロックが、垂直残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること

のうちの 1 つを備える、

C 1 3 に記載の方法。

[ C 2 0 ]

前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定することをさらに備え、

方向を決定することは、水平残差 D P C M が適用されるか、または垂直残差 D P C M が適用されることを決定することのうちの 1 つを備え、

10

20

30

40

50

前記第 1 の残差ブロックの前記走査順序を決定することは、

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、水平残差 D P C M を適用され水平走査を使用した場合、前記水平走査を決定すること、または

前記第 1 の残差ブロックの前記サイズが前記しきい値サイズ以下である場合、および前記第 2 の残差ブロックが、垂直残差 D P C M を適用され垂直走査を使用した場合、前記垂直走査を決定すること

のうちの 1 つを備える、

C 1 3 に記載の方法。

[ C 2 1 ]

ビデオデータを復号するためのデバイスであって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第 1 の残差ブロックを記憶するように構成されたビデオデータメモリと、

ビデオデコーダとを備え、前記ビデオデコーダは、

残差差分パルスコード変調 ( D P C M ) が前記第 1 の残差ブロックに適用される方向を示す情報を復号することと、

前記方向を示す前記情報に基づいて前記第 1 の残差ブロックの走査順序を決定することと、ここにおいて、前記決定された走査順序は、第 2 の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記復号した情報に示された前記方向と同じ方向を用いて前記第 2 の残差ブロックが残差 D P C M を適用された場合に、前記第 2 の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第 1 の残差ブロックの前記残差データをエントローピー復号することと、

前記復号した残差データに基づいて前記現在のブロックを再構成することとを行うように構成される、デバイス。

[ C 2 2 ]

前記現在のブロックの前記ベクトルは動きベクトルを備え、前記第 1 の残差ブロックは、前記現在のブロックのインター予測から生成される、C 2 1 に記載のデバイス。

[ C 2 3 ]

前記現在のブロックの前記ベクトルはブロックベクトルを備え、第 1 の残差ブロックは、前記現在のブロックのイントラブロックコピー予測から生成される、C 2 1 に記載のデバイス。

[ C 2 4 ]

前記ビデオデコーダは、前記第 1 の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定するようにさらに構成され、ここにおいて、前記第 1 の残差ブロックの前記走査順序を決定するために、前記ビデオデコーダは、前記方向を示す前記情報と前記第 1 の残差ブロックの前記サイズが前記しきい値以下であるかどうかとに基づいて前記第 1 の残差ブロックの前記走査順序を決定するように構成される、C 2 1 に記載のデバイス。

[ C 2 5 ]

前記しきい値サイズは、8 × 8 を備える、C 2 4 に記載のデバイス。

[ C 2 6 ]

前記デバイスは、

マイクロプロセッサと、

集積回路と、

ワイヤレス通信デバイスと

のうちの 1 つを備える、C 2 1 に記載のデバイス。

[ C 2 7 ]

ビデオデータを符号化するためのデバイスであって、

10

20

30

40

50

現在のブロックに関する予測ブロックを記憶するように構成されたビデオデータメモリと、

ビデオエンコーダとを備え、前記ビデオエンコーダは、

前記現在のブロックのベクトルによって参照される前記予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用されるべき方向を決定することと、

前記残差DPCMが適用される前記決定した方向に基づいて前記第1の残差ブロックの走査順序を決定することと、ここにおいて、前記決定された走査順序は、第2の残差ブロックが前記現在のブロックをイントラ予測することから生成された場合、および前記残差DPCMが前記第1の残差ブロックに適用される前記決定した方向と同じ方向を用いて前記第2の残差ブロックが残差DPCMを適用された場合に、前記第2の残差ブロックに対して使用されるものと同じ走査順序であることが必要である、

前記決定された走査順序に基づいて前記第1の残差ブロックの前記残差データをエントロピー符号化することと、

残差DPCMが適用される前記決定した方向を示す情報を符号化することと、

前記符号化した残差データと残差DPCMが適用される前記決定した方向を示す前記情報とを出力することと

を行うように構成される、デバイス。

[C28]

前記現在のブロックの前記ベクトルは動きベクトルを備え、前記第1の残差ブロックは、前記現在のブロックのインター予測から生成される、C27に記載のデバイス。

[C29]

前記現在のブロックの前記ベクトルはブロックベクトルを備え、第1の残差ブロックは、前記現在のブロックのイントラブロックコピー予測から生成される、C27に記載のデバイス。

[C30]

前記ビデオエンコーダは、前記第1の残差ブロックのサイズがしきい値サイズ以下であるかどうかを決定するようにさらに構成され、ここにおいて、前記第1の残差ブロックの前記走査順序を決定するために、前記ビデオエンコーダは、前記残差DPCMが適用される前記決定した方向と前記第1の残差ブロックの前記サイズが前記しきい値以下であるかどうかとに基づいて前記第1の残差ブロックの前記走査順序を決定するように構成される、C27に記載のデバイス。

[C31]

前記しきい値サイズは、 $8 \times 8$ を備える、C30に記載のデバイス。

[C32]

ビデオデータを復号するためのデバイスであって、

現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用される方向を示す情報を復号するための手段と、ここにおいて、前記方向を示す前記情報は、垂直残差DPCMまたは水平残差DPCMのうちの1つを示す情報を備える、

前記方向を示す前記情報に基づいて前記第1の残差ブロックの走査順序を決定するための手段と、ここにおいて、前記第1の残差ブロックの前記走査順序を決定するための前記手段は、

前記情報が水平残差DPCMを示した場合、および前記第1の残差ブロックの前記サイズが $8 \times 8$ 以下である場合、垂直走査を決定するための手段と、

前記情報が垂直残差DPCMを示した場合、および前記第1の残差ブロックの前記サイズが $8 \times 8$ 以下である場合、水平走査を決定するための手段と

を備え、

前記決定された走査順序に基づいて前記第1の残差ブロックの前記残差データをエント

10

20

30

40

50

ロピー復号するための手段と、

前記復号した残差データに基づいて前記現在のブロックを再構成するための手段とを備える、デバイス。

【 C 3 3 】

実行されるとき、ビデオデータを符号化するためのデバイス用のビデオエンコーダに、現在のブロックのベクトルによって参照される予測ブロックと前記現在のブロックとの間の差分から生成された残差データを含む第1の残差ブロックに残差差分パルスコード変調(DPCM)が適用されるべき方向を決定することと、ここにおいて、前記決定した方向は、垂直残差DPCMまたは水平残差DPCMのうちの1つを備える、

前記残差DPCMが適用される前記決定した方向に基づいて前記第1の残差ブロックの走査順序を決定することと、ここにおいて、前記第1の残差ブロックの前記走査順序を決定するために、前記命令が前記ビデオエンコーダに、

前記決定した方向が前記水平残差DPCMである場合、および前記第1の残差ブロックの前記サイズが $8 \times 8$ 以下である場合、垂直走査を決定させ、または

前記決定した方向が前記垂直残差DPCMである場合、および前記第1の残差ブロックの前記サイズが $8 \times 8$ 以下である場合、水平走査を決定させる、

前記決定された走査順序に基づいて前記第1の残差ブロックの前記残差データをエントロピー符号化することと、

残差DPCMが適用される前記決定した方向を示す情報を符号化することと、

前記符号化した残差データと残差DPCMが適用される前記決定した方向を示す前記情報とを出力することと

を行わせる命令が記憶された、コンピュータ可読記憶媒体。

【図1】

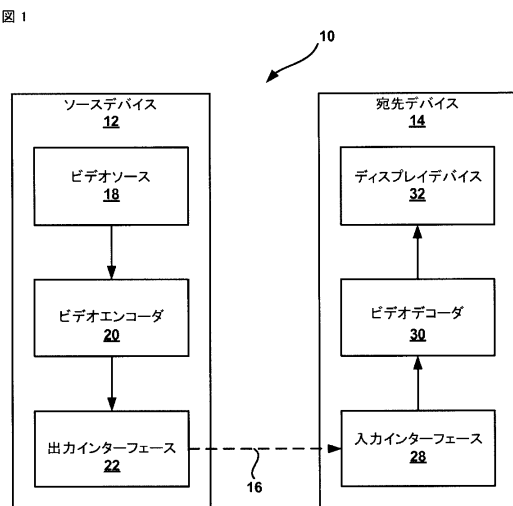


FIG. 1

【図2】

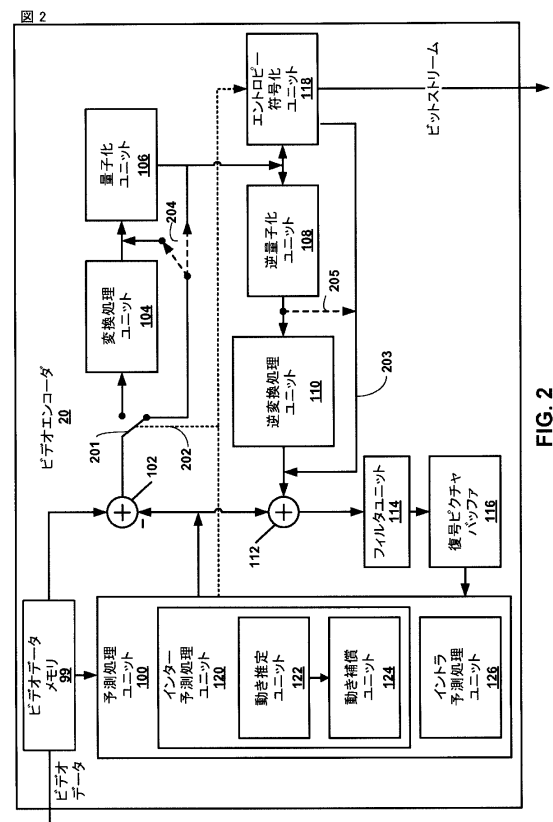
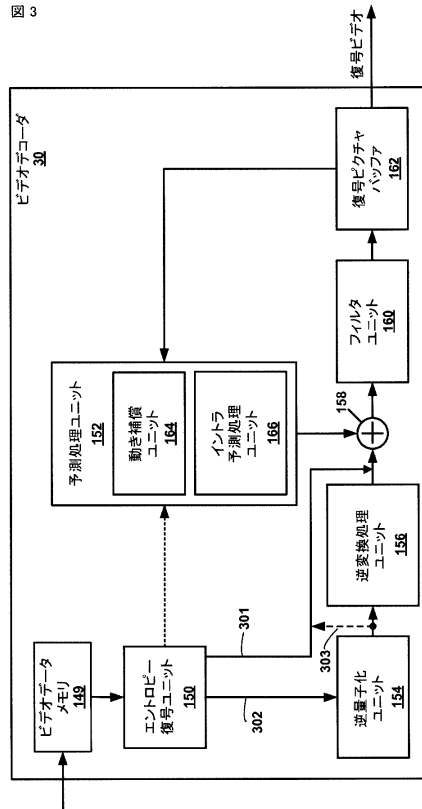


FIG. 2



【図 3】



【図 4 A】

図 4A

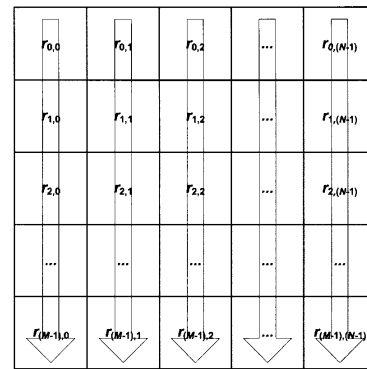


FIG. 4A

FIG. 3

【図 4 B】

図 4B

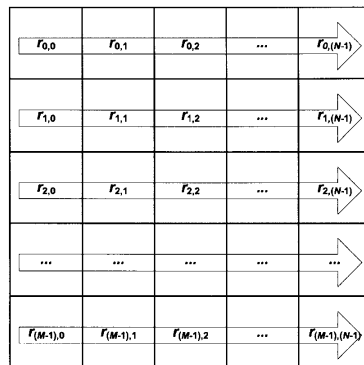


FIG. 4B

【図 5】

図 5

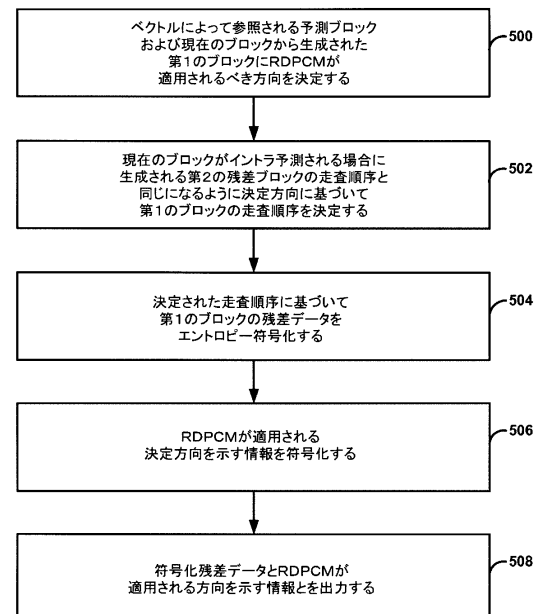


FIG. 5

## 【図 6】

図 6

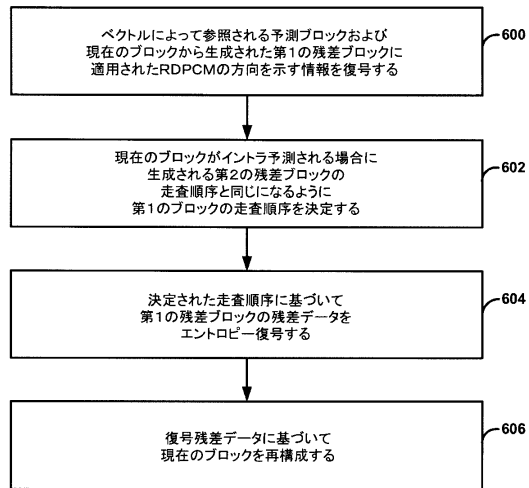


FIG. 6

## フロントページの続き

(51)Int.Cl. F I  
H 0 4 N 19/182 (2014.01) H 0 4 N 19/182

- (72)発明者 ジョシ、ラジャン・ラクスマン  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5
- (72)発明者 ソル・ロジャルス、ジョエル  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5
- (72)発明者 カークゼウィックス、マルタ  
アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

審査官 堀井 啓明

- (56)参考文献 米国特許出願公開第2 0 0 7 / 0 0 6 5 0 2 6 ( U S , A 1 )  
特開2 0 1 1 - 1 9 9 6 8 5 ( J P , A )  
Matteo Naccari , Inter-Prediction Residual DPCM[online] , JCTVC-M JCTVC-M0442\_r1 ,  
インターネット<URL:http://phenix.it-sudparis.eu/jct/doc\_end\_user/documents/13\_Incheon/wg11/JCTVC-M0442-v2.zip>  
Sunil Lee , RCE2: Test 1 - Residual DPCM for HEVC lossless coding[online] , JCTVC-M  
JCTVC-M0079 , インターネット<URL:http://phenix.it-sudparis.eu/jct/doc\_end\_user/documents/13\_Incheon/wg11/JCTVC-M0079-v1.zip>  
Matteo Naccari Andrea Gabriellini Centre House, Block D, 56 Wood Lane, W12 7SB, London  
(UK) , Complexity reduction for residual DPCM in HEVC lossless coding[online] , JCTVC  
-M JCTVC-M0439\_r1 , インターネット<URL:http://phenix.it-sudparis.eu/jct/doc\_end\_user/documents/13\_Incheon/wg11/JCTVC-M0439-v3.zip>

- (58)調査した分野(Int.Cl. , D B 名)  
H 0 4 N 1 9 / 0 0 - 1 9 / 9 8