

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号
特表2013-520125
(P2013-520125A)

(43) 公表日 平成25年5月30日(2013.5.30)

(51) Int.Cl.	F I	テーマコード (参考)
HO 4 N 7/30 (2006.01)	HO 4 N 7/133 Z	5 C 1 5 9
HO 4 N 7/32 (2006.01)	HO 4 N 7/137 Z	

審査請求 有 予備審査請求 未請求 (全 23 頁)

(21) 出願番号	特願2012-553803 (P2012-553803)	(71) 出願人	510183523 ユニバーシティ・インダストリ コーポレ ーション グループ オブ キュン ヘ ユニバーシティ 大韓民国 ギョンギード ヨンギンーシ ギヒュンーグ セオチョンードン 1
(86) (22) 出願日	平成22年12月13日 (2010.12.13)	(74) 代理人	100079108 弁理士 稲葉 良幸
(85) 翻訳文提出日	平成24年10月5日 (2012.10.5)	(74) 代理人	100109346 弁理士 大貫 敏史
(86) 国際出願番号	PCT/KR2010/008897	(74) 代理人	100117189 弁理士 江口 昭彦
(87) 国際公開番号	W02011/102598	(74) 代理人	100134120 弁理士 内藤 和彦
(87) 国際公開日	平成23年8月25日 (2011.8.25)		
(31) 優先権主張番号	12/707,400		
(32) 優先日	平成22年2月17日 (2010.2.17)		
(33) 優先権主張国	米国 (US)		

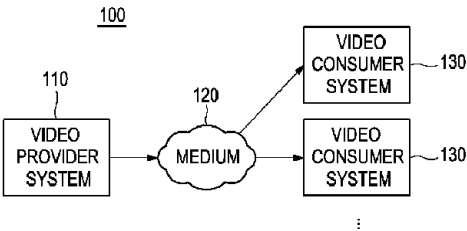
最終頁に続く

(54) 【発明の名称】 ビデオ信号処理

(57) 【要約】

ビデオ信号処理に関する技法を提供する。一実施形態では、ビデオ信号エンコーダが、入力ビデオ信号の一部を選択し、その部分をパーティションに分割するように適合されたプリプロセッサと、第1の領域から第2の領域にパーティションを変換するように適合された第1の変換器と、第2の領域のそれぞれのパーティションから代表的な値を選択するように適合されたセレクトアと、代表的な値を収集して代表的な値のグループを形成するように適合されたコレクタと、代表的なグループを符号化するように適合された第1の符号化ユニットとを含む。

[Fig. 1]



【特許請求の範囲】**【請求項 1】**

入力ビデオ信号の一部を選択し、前記部分をパーティションに分割するように適合されたプリプロセッサと、

第 1 の領域から第 2 の領域に前記パーティションを変換するように適合された第 1 の変換器と、

前記第 2 の領域のそれぞれの前記パーティションから代表的な値を選択するように適合されたセクタと、

前記代表的な値を収集して代表的な値のグループを形成するように適合されたコレクタと、

前記代表的なグループを符号化するように適合された第 1 の符号化ユニットとを備えるビデオ信号エンコーダ。

【請求項 2】

前記入力ビデオ信号が、第 1 の解像度に対応するビデオ信号を有し、前記代表的なグループが、第 2 の解像度に対応するビデオ信号を有し、前記第 2 の解像度が前記第 1 の解像度よりも低い請求項 1 に記載のビデオ信号エンコーダ。

【請求項 3】

前記第 1 の解像度が、少なくとも 7 6 8 0 ピクセルおよび少なくとも 4 3 2 0 ラインを含む請求項 2 に記載のビデオ信号エンコーダ。

【請求項 4】

前記第 1 の解像度が、少なくとも 3 8 4 0 ピクセルおよび少なくとも 2 1 6 0 ラインを含む請求項 2 に記載のビデオ信号エンコーダ。

【請求項 5】

前記第 1 の領域が空間領域であり、前記第 2 の領域が周波数領域である請求項 1 に記載のビデオ信号エンコーダ。

【請求項 6】

前記第 1 の変換器が、前記パーティション上で離散コサイン変換 (DCT) を実施するように適合され、前記セクタが、前記第 2 の領域の前記パーティションの DC 値を選択するように適合される請求項 5 に記載のビデオ信号エンコーダ。

【請求項 7】

前記部分が、前記入力ビデオ信号のマクロブロックに対応し、前記パーティションが、前記部分を構成するサブブロックに対応する請求項 1 に記載のビデオ信号エンコーダ。

【請求項 8】

前記部分が、前記入力ビデオ信号の 3 2 × 3 2 サイズのブロックに対応する請求項 1 に記載のビデオ信号エンコーダ。

【請求項 9】

前記第 1 の符号化ユニットが、

前記代表的なグループを変換するように適合された第 2 の変換器と、

変換後の代表的なグループのイントラテクスチャコーディングを実施するように適合されたイントラコーダと

を備える請求項 1 に記載のビデオ信号エンコーダ。

【請求項 10】

前記第 1 の符号化ユニットが、

少なくとも 1 つの基準イメージと比較して前記代表的なグループのインターテクスチャコーディングを実施するように適合されたインターコーダ

を備える請求項 1 に記載のビデオ信号エンコーダ。

【請求項 11】

前記インターコーダがさらに、前記代表的なグループの動き推定および動き補償を実施するように適合される請求項 10 に記載のビデオ信号エンコーダ。

【請求項 12】

符号化された代表的なグループから基準イメージを再構築するように適合された第 1 の再構築ユニット

をさらに備える請求項 1 に記載のビデオ信号エンコーダ。

【請求項 1 3】

前記再構築イメージを拡大して、拡大イメージを形成するように適合されたイメージエキスパンダと、

前記拡大イメージを使用して、前記プリプロセッサによって求められた前記部分を符号化するように適合された第 2 の符号化ユニットと

をさらに備える請求項 1 2 に記載のビデオ信号エンコーダ。

【請求項 1 4】

10

前記エキスパンダが、

前記再構築イメージ内の値を複製して、前記拡大イメージ内の複数のピクセルを形成するように適合されたピクセルデュプリケータ

を備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 5】

前記第 2 の符号化ユニットが、

前記部分と前記拡大イメージとの間の差分イメージを求めるように適合された差分ユニットと、

前記差分イメージを変換するように適合された第 3 の変換器と、

変換差分イメージのエントロピーコーディングを実施するように適合されたエントロピーコーダと

20

を備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 6】

時間分解および動き補償によって第 2 の再構築イメージを再構築するように適合された第 2 の再構築ユニット

をさらに備え、前記第 2 の再構築イメージが、前記プリプロセッサによって求められた前記部分と同一のサイズであり、

前記第 2 の符号化ユニットが、

前記第 2 の再構築イメージと前記拡大イメージとの間の差分イメージを求めるように適合された差分ユニットと、

30

前記差分イメージを変換するように適合された第 3 の変換器と、

変換差分イメージのエントロピーコーディングを実施するように適合されたエントロピーコーダと

を備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 7】

符号化された代表的なグループおよび符号化部分を含むビットストリームを生成するように適合されたビットストリームジェネレータ

をさらに備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 8】

請求項 1 に記載のビデオ信号エンコーダによって符号化されたビデオ信号を含むデコーダ可読媒体。

40

【請求項 1 9】

ビデオ信号を符号化する方法であって、

入力ビデオ信号の一部を選択し、前記部分をパーティションに分割すること、

第 1 の領域から第 2 の領域に前記パーティションを変換すること、

前記第 2 の領域のそれぞれの前記パーティションから代表的な値を選択することであって、前記代表的な値がそれぞれ前記パーティションを表すこと、

前記代表的な値を収集して代表的な値のグループを形成すること、および

前記代表的なグループを符号化すること

を含む方法。

50

【請求項 20】

符号化した代表的なグループから基準イメージを再構築すること、
前記再構築イメージを拡大して、拡大イメージを形成すること、および
前記拡大イメージを使用して、求めた部分に対応する符号化データを生成すること
をさらに含む請求項 19 に記載の方法。

【発明の詳細な説明】

【背景技術】

【0001】

UDTV (Ultra Definition TV) と呼ばれる大型ウォールサイズ
テレビジョン (約 70" から 120") などの大型ディスプレイが、没入感およびディス
プレイの技術革新を求める消費者の必要のために、魅力的な家庭用電化製品として展開さ
れている。UDTV は、通信回線または放送回線上で UDTV ビデオを送信する際に大量
の帯域幅を使用する。したがって、より高いコーディング効率を有する UDTV を開発す
ることに関心が集まっている。

10

【発明の概要】

【0002】

ビデオ信号処理に関する技法を提供する。一実施形態では、ビデオ信号エンコーダが、
入力ビデオ信号の一部を選択し、その部分をパーティションに分割するように適合された
プリプロセッサと、第 1 の領域から第 2 の領域にパーティションを変換するように適合さ
れた第 1 の変換器と、第 2 の領域のそれぞれのパーティションから代表的な値を選択する
ように適合されたセクタと、代表的な値を収集して代表的な値のグループを形成するよ
うに適合されたコレクタと、代表的なグループを符号化するように適合された第 1 の符号
化ユニットとを含む。

20

【0003】

上記の概要は例示的なものに過ぎず、いかなる形でも限定的なものではない。上述の例
示的態様、実施形態、特徴に加えて、図面および以下の詳細な説明を参照することによっ
て別の態様、実施形態、および特徴が明らかとなるであろう。

【図面の簡単な説明】

【0004】

【図 1】プロバイダと消費者との間でビデオを供給するシステムの例示的構成を概略的に
示す図である。

30

【図 2】図 1 に示すビデオプロバイダシステムの例示的構成を示す図である。

【図 3】図 2 に示すビデオエンコーダの一実施形態を示す図である。

【図 4】複数のパーティションに分割されたビデオの一部の一例を示す図である。

【図 5 a】変換後パーティションおよび代表的なグループの例を示す図である。

【図 5 b】変換後パーティションおよび代表的なグループの例を示す図である。

【図 6】別の実施形態によるビデオ信号を符号化するビデオプロバイダシステムの例示的
構成を示す図である。

【図 7】図 6 に示すスケーラブルビデオエンコーダの一実施形態を示す図である。

【図 8】図 7 に示すベースレイヤエンコーダの一実施形態を示す図である。

40

【図 9】図 8 に示す符号化ユニットの一実施形態を示す図である。

【図 10】図 7 に示すエンハンスメントレイヤエンコーダの一実施形態を示す図である。

【図 11】一実施形態によるビデオ信号符号化方法の例示的流れ図を示す図である。

【図 12】一実施形態によるビデオ信号符号化方法の追加の流れ図の一例を示す図である
。

【発明を実施するための形態】

【0005】

以下の詳細な説明では、本明細書の一部を形成する添付の図面への参照を行う。図面では、同様の符号は通常、文脈での別段の記載がない限り、同様の構成要素を特定する。詳細な説明、図面、および特許請求の範囲で説明する例示的实施形態は、限定を意味するわ

50

けではない。本明細書で提示する主題の趣旨または範囲から逸脱することなく、他の実施形態を利用することができ、他の変更を行うことができる。本明細書で全般的に説明し、各図に図示する本開示の態様を多種多様な異なる構成で構成し、置換し、組み合わせ、分離し、設計することができ、そのすべてが本明細書で明示的に企図されることを容易に理解されよう。

【0006】

図1に、プロバイダと消費者との間でビデオを供給するシステムの例示的構成を概略的に示す。システム100は、媒体120にビデオ信号を供給するビデオプロバイダシステム110と、媒体120からビデオ信号を受信する1つまたは複数のビデオ消費者システム130とを有する。ビデオ信号を効率的に供給するために、ビデオプロバイダシステム110は、媒体120にビデオ信号を供給する前にビデオ信号を符号化することができ、ビデオ消費者システム130は、符号化ビデオ信号を復号化することができる。

10

【0007】

媒体120は、記録媒体、有線またはワイヤレス伝送媒体、またはビデオプロバイダシステム110からビデオ消費者システム130にビデオ信号を搬送するのに適していると考えられる任意の他の媒体を含むことができる。あるケースでは、媒体120は、その中に2つ以上の異なる種類の媒体の組合せを含むことができる。

【0008】

ビデオ消費者システム130は、ビデオ信号を処理する（例えば、表示し、再符号化し、格納し、送信し、かつ/または任意の他の考えられる方式で使用する）ように適合された様々な種類の装置を含むことができる。その中には、UDTV（Ultra Definition TV）と呼ばれるウォールサイズテレビジョン（約70"から120"）などの大型ディスプレイがある。UDTVのいくつかの典型的な解像度は、3840ピクセル×2160ライン（4K-UDTV）または7680ピクセル×4320ライン（8K-UDTV）でよい。しかし、解像度は前述の解像度に限定されず、状況に従って、より大型または小型のものでよいことを理解されたい。あるケースでは、ビデオ消費者システム130は、HDTVまたはさらに小型のTVセットトップを含むことができる。

20

【0009】

ある実施形態では、ビデオプロバイダシステム110は、スケーラブル符号化を実施して、ビデオ消費者システム130に現実感のあるビデオを供給することができる。スケーラブル符号化は、スケーラブルビットストリームを生成する符号化方式を含むことができる。ビデオビットストリームは、得られるサブストリームが何らかのターゲットデコード用の別の有効なビットストリームを形成する方式でビットストリームの部分を除去できるとき、スケーラブルと呼ばれることがある。

30

【0010】

スケーラブル符号化は、サブセットビットストリームと同量のデータを使用して保存したものと同様の複雑さおよび再構築品質でそれ自体を復号化することのできる1つまたは複数のサブセットビットストリームを含む高品質ビデオビットストリームの符号化を可能にすることができる。ある実施形態では、より大きいビットストリームからパケットを除去することによってサブセットビットストリームを導出することができる。サブセットビットストリームは、サブセットビットストリームが導出されるビットストリームと比べて、（それぞれ別々に、または組み合わせで）より低い空間または時間解像度あるいはより低い品質のビデオ信号を表すことができる。スケーラブル符号化の使用により、ビデオを様々な空間または時間解像度あるいは品質で同時に送信または格納することができる。

40

【0011】

図2に、図1に示すビデオプロバイダシステムの例示的構成を示す。ビデオプロバイダシステム110は、一実施形態に従ってビデオ信号を符号化する。図2を参照すると、ビデオプロバイダシステム110は、ビデオソース210およびビデオエンコーダ220を含むことができる。

【0012】

50

ビデオソース 210 は、ビデオ信号のシーケンスを生成することのできる任意のデバイスでよい。ビデオ信号は、ビデオデータを表す任意の信号または信号の少なくとも一部でよい。ビデオソース 210 は、例えば、テレビジョンアンテナおよび受信機ユニット、ビデオカセットプレーヤ、ビデオカメラ、ビデオ信号を受信 / 格納することのできるディスク記憶デバイスなどを含むことができる。ビデオ信号をビデオエンコーダ 220 に送信することができる。

【0013】

ビデオエンコーダ 220 は、ビデオ信号を符号化して符号化ビデオ信号を生成することができる。ある実施形態では、ビデオエンコーダ 220 からの符号化ビデオ信号は、ビデオソース 210 からの元のビデオ信号の解像度と比べて比較的低い解像度に対応するベースレイヤデータを含むことができる。ビデオエンコーダ 220 はさらに、デコーダ可読媒体、例えば媒体 120 に符号化ビデオ信号を出力することができる。このようにして、ある実施形態では、ビデオエンコーダ 220 は、デコーダ可読媒体 120 内にビデオ信号を符号化することができる。例えば、ビデオエンコーダ 220 は、デコーダ可読媒体 120 上に符号化ビデオ信号を記録することができる。

10

【0014】

図 3 に、図 2 に示すビデオエンコーダの一実施形態を示す。図 3 を参照すると、ビデオエンコーダ 220 は、プリプロセッサ 310 およびベースレイヤエンコーダ 320 を含むことができる。

【0015】

20

プリプロセッサ 310 は、ビデオソース 210 から入力ビデオ信号を受信し、符号化すべき入力ビデオ信号の一部（「選択部分」）を選択することができる。ここで、「選択部分」という用語は、符号化すべき入力ビデオ信号全体の一部を指す。ある実施形態では、選択部分は、例えば、 16×16 ピクセルを含むマクロブロックに対応することができる。言い換えれば、入力ビデオ信号をマクロブロックで符号化することができる。プリプロセッサ 310 によって決定される選択部分は、 16×16 マクロブロックに限定されないことに留意されたい。例えば、 32×32 スーパーブロック、 64×64 ウルトラブロック、より小さいブロック、さらには非正方形オブジェクトも、プリプロセッサ 310 によって決定される選択部分に対応することができる。

【0016】

30

プリプロセッサ 310 はまた、選択部分を複数パーティションに分割することもできる。ある実施形態では、パーティションは 4×4 サブブロックでよい。選択部分が 16×16 マクロブロックであるケースでは、プリプロセッサ 310 は、選択部分について 16 個のパーティションを提供することができる。図 4 に、複数パーティションに分割された選択部分の一例を示す。図 4 では、 16×16 マクロブロックとして示される選択部分 410 が、16 個のパーティション 420 に分割される。各パーティション 420 は 4×4 サブブロックとして示されている。パーティション 420 は 4×4 サブブロックに限定されないことに留意されたい。ある実施形態では、パーティション 420 は、 8×8 平方、 16×16 平方、さらには非正方形などの異なるサイズまたは形状を有することができる。

【0017】

40

図 3 に戻ると、ベースレイヤエンコーダ 320 は、比較的低い解像度に対応する符号化ベースレイヤデータを生成することができる。ある実施形態では、ベースレイヤデータは、元のサイズの $1/4 \times 4$ 解像度に対応することができる。例えば、入力ビデオ信号が 7680 ピクセルおよび 4320 ライン（ $8K - UDTV$ ）を有する場合、 $1/4 \times 4$ ベースレイヤデータは、合計 1920×1080 の解像度に対応することができる。さらに、入力ビデオ信号が 3840 ピクセルおよび 2160 ライン（ $4K - UDTV$ ）を有する場合、 $1/4 \times 4$ ベースレイヤデータは、合計 960×540 の解像度に対応することができる。例えば、ある別の実施形態では、選択部分が 32×32 スーパーブロックであり、パーティションが 16×16 マクロブロックであり、したがってベースレイヤデータが元のサイズの $1/2 \times 2$ 解像度に対応する可能性がある。入力ビデオ信号が 3840 ピクセ

50

ルおよび 2160 ライン (4K - UDTV) を有するケースでは、 $1/2 \times 2$ ベースレイ
ヤデータが、合計 1920×1080 の解像度に対応することができる。

【0018】

ベースレイヤエンコーダ 320 は、変換器 322、セクタ 324、コレクタ 326、
および符号化ユニット 328 を含むことができる。

【0019】

変換器 322 (または第 1 の変換器) は、プリプロセッサ 310 からパーティション 4
20 を受け取り、パーティション 420 を異なる領域に変換する (「第 1 の変換」)。あ
る実施形態では、変換器 322 は、例えば離散コサイン変換 (DCT) を実施すること
により、パーティション 420 を空間領域から周波数領域に変換することができる。しかし
、本開示の趣旨および範囲から逸脱することなく、他の種類の変換を適用することもでき
る。当技術分野で周知のように、DCT は、有限のデータ点のシーケンスを、異なる周波
数で振動する余弦関数の和によって表すことができる。例えば、JPG または MPEG
では、DCT が 8×8 ブロックに適用されるとき、結果は、(0, 0) 要素 (左上) が D
C (ゼロ周波数) 値であり、増加する垂直および水平インデックス値を有するエントリ
(AC 係数) がより高い垂直および水平空間周波数を表す、 8×8 変換係数配列であること
がある。したがって、変換器 322 により、各パーティション 420 内のピクセル値を D
C 値および複数の AC 係数に変換することができる。例えば、パーティション 420 が 1
6 個のピクセル値を含む 4×4 サブブロックである場合、変換器 322 は、 4×4 サブ
ブロックに対して 4×4 DCT を実施して、1 つの DC 値および 15 個の AC 係数を導出
することができる。ある実施形態では、空間領域内の 4×4 ピクセル値の平均値に対応
するように DC 値を導出することができる。

10

20

【0020】

図 5a に、選択部分 510 (16×16 マクロブロック) 内の各パーティション 520
(4×4 サブブロック) が 1 つの DC 値 530 および 15 個の AC 係数 540 に変換され
る一例を示す。図 5a では、変換後に、選択部分 510 は、それぞれが 1 つのパーティ
ション 520 に対応する 16 個の DC 値 530 を含む。

【0021】

図 3 に戻ると、セクタ 324 は、変換器 322 から変換後パーティションを受け取り
、変換後パーティションのそれぞれから代表的な値を選択する。ある実施形態では、セ
クタ 324 は、変換後パーティションのそれぞれから DC 値を選択し、AC 係数を廃棄す
ることができる。DC 値を、対応するパーティションの代表的な値として使用すること
ができる。しかし、本開示の趣旨および範囲から逸脱することなく、状況および変換のタイ
プに従って、異なる方式で代表的な値を選択することができる。

30

【0022】

コレクタ 326 は、選択された代表的な値をセクタ 324 から受け取り、代表的な値
を収集して、代表的な値のグループを形成することができる。例えば、図 5a に示す DC
値 530 を収集して、図 5b に示すような DC 値 530 を含む 4×4 サブブロック 550
を形成することができる。得られる 4×4 サブブロック 550 全体は、図 5a の選択部分
510 を表すことができる。図 5a の選択部分 510 は、その中に 16 個のパーティ
ション 520 を含み、 4×4 サブブロック 550 内の 16 個の DC 値 530 は、それぞれ選択
部分 510 内の 16 個のパーティション 520 を表すことができるからである。

40

【0023】

次いで、符号化ユニット 328 (または第 1 の符号化ユニット) は、代表的な値のグル
ープを符号化することができる。様々な周知の技法またはモジュールを使用して、代
表的なグループを符号化することができる。符号化の一実施形態では、代表的な値のグル
ープが典型的なイメージの通常のピクセル値を含むかのように代表的な値のグループを処理
することができる。例えば、ある実施形態では、図 5b に示す 16 個の DC 値 530 を含む
 4×4 サブブロック 550 を、符号化すべき典型的なイメージの通常のサブブロックと同
様に処理することができる。

50

【 0 0 2 4 】

このようにして、ベースレイヤエンコーダ 3 2 0 は、選択部分の比較的低い解像度に対応する符号化ベースレイヤデータを生成することができる。例えば、選択部分が 1 6 個の 4×4 サブブロックに分割される 16×16 マクロブロックであるとき、ベースレイヤエンコーダ 3 2 0 は、選択部分の 4×4 ベースレイヤイメージに対応する符号化信号を生成することができる。

【 0 0 2 5 】

図 6 に、別の実施形態によるビデオ信号を符号化するビデオプロバイダシステムの例示的構成を示す。図 6 を参照すると、ビデオプロバイダシステム 1 1 0 は、ビデオソース 6 1 0、スケーラブルビデオエンコーダ 6 2 0、およびビットストリームジェネレータ 6 3 0 を含むことができる。ビデオソース 6 1 0 は、図 2 を参照しながら上記で論じたビデオソース 2 1 0 と同様でよく、したがって繰り返し詳細には説明しない。

【 0 0 2 6 】

スケーラブルビデオエンコーダ 6 2 0 は、ビデオ信号を符号化して、ビットストリームジェネレータ 6 3 0 に符号化データの少なくとも 2 つのストリームを供給することができる。ある実施形態では、スケーラブルビデオエンコーダ 6 2 0 からのストリームは、比較的低い解像度に対応するベースレイヤデータと、比較的高い解像度（複数可）に対応する少なくとも 1 つエンハンスメントレイヤデータとを含むことができる。

【 0 0 2 7 】

ビットストリームジェネレータ 6 3 0 は、スケーラブルビデオエンコーダ 6 2 0 から符号化データのストリームを受信して、符号化データのストリームをその中に含む単一のビットストリームを生成することができる。言い換えれば、ビットストリームジェネレータ 6 3 0 は、デコーダ可読媒体、例えば媒体 1 2 0 に、スケーラブル符号化ビットストリームを出力することができる。ある実施形態では、デコーダ可読媒体 1 2 0 は、デコーダが媒体 1 2 0 からスケーラブル符号化ビットストリームを読み取ることができるような方式でスケーラブル符号化ビットストリームをその中に含むことができる。このようにして、ある実施形態では、スケーラブルビデオエンコーダ 6 2 0 は、スケーラブルビデオエンコーダ 6 2 0 によって符号化されたビデオ信号をその中に含むようにデコーダ可読媒体 1 2 0 を作成することができる。例えば、スケーラブルビデオエンコーダ 6 2 0 は、デコーダ可読媒体 1 2 0 上に符号化ビデオ信号を記録することができる。

【 0 0 2 8 】

図 7 に、図 6 に示すスケーラブルビデオエンコーダの一実施形態を示す。図 7 を参照すると、スケーラブルビデオエンコーダ 6 2 0 は、プリプロセッサ 7 1 0、ベースレイヤエンコーダ 7 2 0、ベースレイヤ再構築ユニット 7 3 0、イメージエキスパンダ 7 4 0、エンハンスメントレイヤエンコーダ 7 5 0、およびエンハンスメントレイヤ再構築ユニット 7 6 0 を含むことができる。プリプロセッサ 7 1 0 は、図 3 を参照しながら上記で論じたプリプロセッサ 3 1 0 と同様でよく、したがって繰り返し詳細には説明しない。

【 0 0 2 9 】

ベースレイヤエンコーダ 7 2 0 は、比較的低い解像度に対応する符号化ベースレイヤデータを生成することができる。ある実施形態では、ベースレイヤデータは、元のサイズの $1/4 \times 4$ 解像度に対応することができる。例えば、入力ビデオ信号が 7680 ピクセルおよび 4320 ライン（ $8K - UDTV$ ）を有する場合、 $1/4 \times 4$ ベースレイヤデータは、合計 1920×1080 の解像度に対応することができる。さらに、入力ビデオ信号が 3840 ピクセルおよび 2160 ライン（ $4K - UDTV$ ）を有する場合、 $1/4 \times 4$ ベースレイヤデータは、合計 960×540 の解像度に対応することができる。ベースレイヤデータの解像度は上記の例に限定されないことに留意されたい。例えば、ある別の実施形態では、選択部分が 32×32 スーパーブロックであり、パーティションが 16×16 マクロブロックであり、したがってベースレイヤデータが元のサイズの $1/2 \times 2$ 解像度に対応する可能性がある。入力ビデオ信号が 3840 ピクセルおよび 2160 ライン（ $4K - UDTV$ ）を有するケースでは、 $1/2 \times 2$ ベースレイヤデータが、合計 1920

× 1 0 8 0 の解像度に対応することができる。一実施形態によるベースレイヤエンコーダ 7 2 0 の詳細を後で説明する。

【 0 0 3 0 】

ベースレイヤ再構築ユニット 7 3 0 (または第 1 の再構築ユニット) は、符号化ベースレイヤデータからベースレイヤイメージを再構築することができる。イメージの再構築のために、例えば、イントラテクスチャコーディング、インターテクスチャコーディング、時間分割、動き補償などに関係することのある様々な技法を利用することができる。次いで、イメージエクスパンダ 7 4 0 は、再構築ベースレイヤイメージを元のサイズ、すなわち選択部分のサイズまで拡大することができる。例えば、ベースレイヤデータが元のサイズの 1 / 4 × 4 解像度を有する場合、イメージエクスパンダ 7 4 0 は、ピクセルデュプリケータ 7 4 2 を使用することにより、再構築ベースレイヤイメージ内のピクセルを、拡大イメージ内の 1 6 個の (すなわち、4 × 4) ピクセルに複製することができる。イメージ拡大のために補間などの他の技法も利用することに留意されたい。拡大ベースレイヤイメージをエンハンスメントレイヤエンコーダ 7 5 0 (または第 2 の符号化ユニット) に供給することができる。さらに、ある実施形態では、後で説明するインターテクスチャコーディングのために、ベースレイヤ再構築ユニット 7 3 0 からの再構築ベースレイヤイメージを基準イメージとしてベースレイヤエンコーダ 7 2 0 にフィードバックすることもできる。

10

【 0 0 3 1 】

エンハンスメントレイヤエンコーダ 7 5 0 は、プリプロセッサ 7 1 0 から選択部分 4 1 0 を受け取り、イメージエクスパンダ 7 4 0 から拡大ベースレイヤイメージを受け取ることができる。したがって、エンハンスメントレイヤエンコーダ 7 5 0 は、拡大ベースレイヤイメージを使用して、選択部分 4 1 0 に対応する少なくとも 1 つの符号化エンハンスメントレイヤデータを生成することができる。一実施形態によるエンハンスメントレイヤエンコーダ 7 5 0 の詳細を後で説明する。

20

【 0 0 3 2 】

次いで、エンハンスメントレイヤ再構築ユニット 7 6 0 (または第 2 の再構築ユニット) は、符号化エンハンスメントレイヤデータからエンハンスメントレイヤイメージを構築し、エンハンスメントレイヤイメージをエンハンスメントレイヤエンコーダ 7 5 0 にフィードバックする。イメージの再構築のために、時間分割、動き補償などの様々な技法を利用することができる。

30

【 0 0 3 3 】

図 8 に、図 7 に示すベースレイヤエンコーダの一実施形態を示す。図 8 を参照すると、ベースレイヤエンコーダ 7 2 0 は、変換器 8 1 0、セクタ 8 2 0、コレクタ 8 3 0、および符号化ユニット 8 4 0 を含むことができる。変換器 8 1 0 (または第 1 の変換器)、セクタ 8 2 0、およびコレクタ 8 3 0 は、図 3 を参照しながら上記で論じた変換器 3 2 2、セクタ 3 2 4、およびコレクタ 3 2 6 と同様でよく、したがって繰り返し詳細には説明しない。

【 0 0 3 4 】

変換器 8 1 0、セクタ 8 2 0、およびコレクタ 8 3 0 が協働して代表的な値のグループを形成した後、符号化ユニット 8 4 0 (または第 1 の符号化ユニット) は、代表的な値のグループが典型的なイメージの通常のピクセル値を含むものとして処理し、代表的な値のグループを符号化することができる。様々な技法またはモジュールを使用して、代表的なグループを符号化することができる。

40

【 0 0 3 5 】

図 9 に、図 8 に示す符号化ユニットの一実施形態を示す。図 9 を参照すると、符号化ユニット 8 4 0 は、変換器 9 1 0、イントラテクスチャコーダ 9 2 0、およびインターテクスチャコーダ 9 3 0 を含むことができる。

【 0 0 3 6 】

変換器 9 1 0 (または第 2 の変換器) は、代表的な値のグループを受け取り、代表的な

50

グループを別の領域に再変換することができる。例えば、ある実施形態では、 4×4 サブブロック（例えば、図 5 b に示す 16 個の DC 値 530 を含む 4×4 サブブロック 550）をイメージの通常のサブブロックと同様に処理することができる、DC T 係数、すなわち 1 つの DC 値および 15 個の AC 係数に再変換することができる。このプロセスは、前記変換後の、すなわち第 1 の変換器、例えば変換器 810 によって実施される第 1 の変換後の、第 2 の変換と呼ばれることがある。

【0037】

変換器 910 による第 2 の変換後、イントラテクスチャコード 920 は、得られる DC T 係数を使用してイントラテクスチャコーディングを実施することができる。イントラテクスチャコーディングのためにランレングス符号化や可変長コーディングなどの様々な技法を使用することができる。

10

【0038】

インターテクスチャコード 930 は、変換器 910 からの DC T 係数と、ベースレイヤ再構築ユニット 730 からの前の再構築イメージとを使用して、インターテクスチャコーディングを実施することができる。インターテクスチャコーディングでは、インターテクスチャコード 930 は、動き推定ユニット 932 および動き補償ユニット 934 を使用して、動き推定および / または動き補償を実施することができる。イメージの通常のピクセル値を含む通常のサブブロックと見なすことのできる代表的なグループ（例えば、16 個の DC 値を含む）に基づいて、動き推定および動き補償を実施することができる。

20

【0039】

このようにして、ベースレイヤエンコーダ 720 は、選択部分の比較的低い解像度に対応する符号化ベースレイヤデータを生成することができる。例えば、選択部分が 16 個の 4×4 サブブロックに分割される 16×16 マクロブロックであるとき、ベースレイヤエンコーダ 720 は、その部分に関する 4×4 ベースレイヤイメージに対応する符号化信号を生成することができる。

【0040】

図 10 に、図 7 に示すエンハンスメントレイヤエンコーダの一実施形態を示す。図 10 を参照すると、エンハンスメントレイヤエンコーダ 750 は、差分ユニット 1010、変換器 1020、およびエントロピーコード 1030 を含む。

30

【0041】

ある実施形態では、差分ユニット 1010 は、プリプロセッサ 710 によって求められた元の部分（例えば、選択部分 410）と、イメージエキスパンダ 740 からの拡大ベースレイヤイメージとを受け取ることができる。次いで、差分ユニット 1010 は、元の部分と拡大ベースレイヤイメージとの間の差分イメージを得ることができる。

【0042】

変換器 1020（または第 3 の変換器）は、差分ユニット 1010 によって得られた差分イメージを別の領域、例えば周波数領域に変換することができる。ある実施形態では、変換器 1020 は、この目的で離散コサイン変換（DCT）を実施することができる。

【0043】

エントロピーコード 1030 は、変換差分イメージに関するエントロピーコーディングを実施して、符号化エンハンスメントレイヤデータを生成することができる。エントロピーコーディングは、ランレングス符号化、可変長コーディングなどの様々な技法を含むことができる。

40

【0044】

上記の実施形態では、差分ユニット 1010 は、元の部分と、元の部分から導出されたベースレイヤイメージとを使用する。したがって、上記の符号化方式は、イントラコーディングと呼ばれることがある。しかし、エンハンスメントレイヤエンコーダ 750 はイントラコーディングに限定されない。

【0045】

例えば、ある別の実施形態では、差分ユニット 1010 は、エンハンスメントレイヤ再

50

構築ユニット 760 から再構築エンハンスメントレイヤイメージを受け取ることができる。次いで、差分ユニット 1010 は、再構築エンハンスメントレイヤイメージと拡大ベースレイヤイメージとの間の差分イメージを得ることができる。元の部分以外の 1 つまたは複数の基準イメージを参照することによって再構築エンハンスメントレイヤイメージを得ることができるので、そのような符号化方式はインターコーディングと呼ばれることがある。

【0046】

ある実施形態では、必要に応じてイントラコーディングとインターコーディングの両方を利用するように差分ユニット 1010 を構成できることを理解されたい。

【0047】

このようにして、エンハンスメントレイヤエンコーダ 750 は、拡大ベースレイヤイメージを使用して、元の部分に対応するエンハンスメントレイヤデータを生成することができる。

【0048】

図 11 に、ビデオ信号エンコーダ、より具体的にはビデオ信号エンコーダ内のそれぞれの構成要素によって実施することのできる、一実施形態によるビデオ信号符号化方法の例示的流れ図を示す。

【0049】

図 11 を参照すると、方法は、符号化すべき入力ビデオ信号の一部（選択部分）を選択することによって開始することができる（ブロック 1110）。次いで、この部分を複数のパーティションに分割することができる（ブロック 1120）。ある実施形態では、この部分は 16×16 マクロブロックに対応することができ、パーティションは 4×4 サブブロックに対応することができる。

【0050】

パーティションを異なる領域に変換することができる（第 1 の変換）（ブロック 1130）。例えば、離散コサイン変換（DCT）を実施することによってパーティションを空間領域から周波数領域に変換することができる。次いで、変換後パーティションのそれぞれから代表的な値を選択することができる（ブロック 1140）。ある実施形態では、DCT 後の DC 値を代表的な値として選択することができる。パーティションに関する代表的な値を収集して、代表的な値のグループを形成することができる（ブロック 1150）。ある実施形態では、代表的なグループは 16 個の DC 値を含むことができ、各 DC 値は 4×4 サブブロックを表す。

【0051】

次いで、代表的なグループを符号化することができる（ブロック 1160）。様々な技法を使用して代表的なグループを符号化することができる。ある実施形態では、代表的なグループを通常の 4×4 イメージ部分と見なすことができる。この場合、DCT（第 2 の変換）を実施することによって代表的なグループを周波数領域に再び変換することができる。この第 2 の変換の後、符号化ユニット 840 はまた、第 2 の変換によって得られた DCT 係数に少なくとも部分的に基づいて、イントラテクスチャコーディングおよび / またはインターテクスチャコーディングも実施することができる。

【0052】

本明細書で開示した上記および他のプロセスおよび方法について、プロセスおよび方法で実施される機能を異なる順序で実装できることを当業者は理解されよう。さらに、略述したステップおよび操作は例として与えたに過ぎず、開示した実施形態の本質から損なわれることなく、ステップおよび操作の一部は任意選択であることがあり、より少数のステップおよび操作として組み合わされることがあり、または追加のステップおよび操作として拡張されることがある。

【0053】

図 12 に、ビデオ信号エンコーダ、より具体的にはビデオ信号エンコーダ内のそれぞれの構成要素によってさらに実施することのできる、一実施形態によるビデオ信号符号化方

10

20

30

40

50

法の追加の流れ図の一例を示す。

【 0 0 5 4 】

図 1 2 を参照すると、方法は、ベースレイヤイメージを再構築することができる（ブロック 1 2 1 0）。ある実施形態では、図 1 1 のブロック 1 1 6 0 によって符号化される代表的なグループに少なくとも部分的に基づいて、ベースレイヤイメージを再構築することができる。次いで、例えば、図 1 1 のブロック 1 1 1 0 によって決定される部分のサイズまで、再構築ベースレイヤイメージを拡大することができる（ブロック 1 2 2 0）。方法は、拡大ベースレイヤイメージを使用して、部分に対応する符号化エンハンスメントレイヤデータを生成することができる（ブロック 1 2 3 0）。符号化エンハンスメントレイヤデータの生成のために、差分、変換、エントロピーコーディング、時間分割、動き補償などの様々な技法を利用することができる。

10

【 0 0 5 5 】

本開示は、様々な態様の例示として意図される、本願に記載の特定の実施形態によって限定されない。当業者には明らかであろうが、本願の精神および範囲から逸脱することなく、多数の修正および変形を行うことができる。上記の説明から、本明細書で列挙した方法および装置に加えて、本開示の範囲内の機能的に等価な方法および装置が当業者には明らかであろう。そのような修正および変形は、添付の特許請求の範囲の範囲内に包含されるものとする。本開示は、添付の特許請求の範囲、およびそのような特許請求の範囲が権利を有するすべての範囲の均等物のみによって限定されるべきである。本開示は、当然ながら様々な可能性のある特定の方法、試薬、化合物組成、または生物系に限定されないことを理解されたい。本明細書で使用した用語は特定の実施形態を説明するためのものに過ぎず、限定のためのものではないことも理解されたい。

20

【 0 0 5 6 】

例示的实施形態では、本明細書で説明した操作、プロセスなどのいずれも、コンピュータ可読媒体上に格納されたコンピュータ可読命令として実装することができる。コンピュータ可読命令は、モバイルユニット、ネットワーク要素、および/または任意の他のコンピューティングデバイスのプロセッサで実行することができる。

【 0 0 5 7 】

システムの側面でのハードウェアの実装形態とソフトウェアの実装形態との間には、ほとんど相違が残されていない。ハードウェアまたはソフトウェアの使用は、一般に（いつもそうではないが、ある状況ではハードウェアとソフトウェアの間の選択が重要になり得るという点で）コスト対効果のトレードオフを表す設計上の選択である。本明細書に記載された、プロセスおよび/またはシステムおよび/または他の技術をもたらすことができる様々な達成手段があり（例えば、ハードウェア、ソフトウェア、および/またはファームウェア）、好ましい達成手段は、プロセスおよび/またはシステムおよび/または他の技術が導入される状況によって異なる。例えば、実装者が速度と正確性が最も重要であると決定すると、実装者は主にハードウェアおよび/またはファームウェアの達成手段を選択することができる。フレキシビリティが最も重要なら、実装者は主にソフトウェアの実装形態を選択することができる。または、さらに別の代替案として、実装者は、ハードウェア、ソフトウェア、および/またはファームウェアの何らかの組合せを選択することができる。

30

40

【 0 0 5 8 】

前述の詳細な説明では、ブロック図、フローチャート、および/または例の使用によって、装置および/またはプロセスの様々な実施形態を説明してきた。そのようなブロック図、フローチャート、および/または例が 1 つまたは複数の機能および/または動作を含む限りにおいて、そのようなブロック図、フローチャート、または例の中のそれぞれの機能および/または動作は、広範囲のハードウェア、ソフトウェア、ファームウェア、または実質上それらのすべての組合せにより、個別におよび/または集合的に実装可能であることが、当業者には理解されるであろう。ある実施形態では、本明細書に記載された主題のいくつかの部分は、特定用途向け集積回路（ASIC）、フィールドプログラマブルゲ

50

ートアレイ (F P G A)、デジタルシグナルプロセッサ (D S P)、または他の集積化方式によって実装することができる。しかし、本明細書で開示された実施形態のいくつかの態様が、全体においてまたは一部において、1つまたは複数のコンピュータ上で動作する1つまたは複数のコンピュータプログラムとして (例えば、1つまたは複数のコンピュータシステム上で動作する1つまたは複数のプログラムとして)、1つまたは複数のプロセッサ上で動作する1つまたは複数のプログラムとして (例えば、1つまたは複数のマイクロプロセッサ上で動作する1つまたは複数のプログラムとして)、ファームウェアとして、あるいは実質上それらの任意の組合せとして、等価に集積回路に実装することができることを、当業者は認識するであろうし、電気回路の設計ならびに / またはソフトウェアおよび / もしくはファームウェアのコーディングが、本開示に照らして十分当業者の技能の範囲内であることを、当業者は認識するであろう。さらに、本明細書に記載された主題のメカニズムを様々な形式のプログラム製品として配布することができることを、当業者は理解するであろうし、本明細書に記載された主題の例示的な実施形態が、実際に配布を実行するために使用される信号伝達媒体の特定のタイプにかかわらず適用されることを、当業者は理解するであろう。信号伝達媒体の例には、フロッピーディスク、ハードディスクドライブ、C D、D V D、デジタルテープ、コンピュータメモリ、などの記録可能なタイプの媒体、ならびに、デジタル通信媒体および / またはアナログ通信媒体 (例えば、光ファイバケーブル、導波管、有線通信リンク、無線通信リンクなど) の通信タイプの媒体が含まれるが、それらには限定されない。

10

20

30

40

50

【 0 0 5 9 】

本明細書で説明したやり方で装置および / またはプロセスを記載し、その後そのように記載された装置および / またはプロセスを、データ処理システムに統合するためにエンジニアリング方式を使用することは、当技術分野で一般的であることを当業者は認識するであろう。すなわち、本明細書に記載された装置および / またはプロセスの少なくとも一部を、妥当な数の実験によってデータ処理システムに統合することができる。通常、データ処理システムは、一般に、システムユニットハウジング、ビデオディスプレイ装置、揮発性メモリおよび不揮発性メモリなどのメモリ、マイクロプロセッサおよびデジタル信号プロセッサなどのプロセッサ、オペレーティングシステムなどの計算実体、ドライバ、グラフィカルユーザインタフェース、およびアプリケーションプログラムのうちの1つもしくは複数の、タッチパッドもしくはスクリーンなどの1つもしくは複数の相互作用装置、ならびに / またはフィードバックループおよびコントロールモータを含むコントロールシステム (例えば、位置検知用および / もしくは速度検知用フィードバック、コンポーネントの移動用および / もしくは数量の調整用コントロールモータ) を含むことを、当業者は理解するであろう。通常、データ処理システムは、データコンピューティング / 通信システムおよび / またはネットワークコンピューティング / 通信システムの中に通常見られるコンポーネントなどの、市販の適切なコンポーネントを利用して実装することができる。

【 0 0 6 0 】

本明細書に記載された主題は、様々なコンポーネントをしばしば例示しており、これらのコンポーネントは、他の様々なコンポーネントに包含されるか、または他の様々なコンポーネントに接続される。そのように図示されたアーキテクチャは、単に例示に過ぎず、実際には、同じ機能を実現する多くの他のアーキテクチャが実装可能であることが理解されよう。概念的な意味で、同じ機能を実現するコンポーネントの任意の構成は、所望の機能が実現されるように効果的に「関連付け」される。したがって、特定の機能を実現するために組み合わせられた、本明細書における任意の2つのコンポーネントは、アーキテクチャまたは中間のコンポーネントにかかわらず、所望の機能が実現されるように、お互いに「関連付け」されていると見ることができる。同様に、そのように関連付けされた任意の2つのコンポーネントは、所望の機能を実現するために、互いに「動作可能に接続」または「動作可能に結合」されていると見なすこともでき、そのように関連付け可能な任意の2つのコンポーネントは、所望の機能を実現するために、互いに「動作可能に結合できる」と見なすこともできる。動作可能に結合できる場合の具体例には、物理的にかみ合わせ

可能な、および／もしくは物理的に相互作用するコンポーネント、ならびに／またはワイヤレスに相互作用可能な、および／もしくはワイヤレスに相互作用するコンポーネント、ならびに／または論理的に相互作用する、および／もしくは論理的に相互作用可能なコンポーネントが含まれるが、それらに限定されない。

【0061】

本明細書における実質的にすべての複数形および／または単数形の用語の使用に対して、当業者は、状況および／または用途に適切のように、複数形から単数形に、および／または単数形から複数形に変換することができる。様々な単数形／複数形の置き換えは、理解しやすいように、本明細書で明確に説明することができる。

【0062】

通常、本明細書において、特に添付の特許請求の範囲（例えば、添付の特許請求の範囲の本体部）において使用される用語は、全体を通じて「オープンな（open）」用語として意図されていることが、当業者には理解されよう（例えば、用語「含む（including）」は、「含むがそれに限定されない（including but not limited to）」と解釈されるべきであり、用語「有する（having）」は、「少なくとも有する（having at least）」と解釈されるべきであり、用語「含む（includes）」は、「含むがそれに限定されない（includes but is not limited to）」と解釈されるべきである、など）。導入される請求項で具体的な数の記載が意図される場合、そのような意図は、当該請求項において明示的に記載されることになり、そのような記載がない場合、そのような意図は存在しないことが、当業者にはさらに理解されよう。例えば、理解の一助として、添付の特許請求の範囲は、導入句「少なくとも1つの（at least one）」および「1つまたは複数の（one or more）」を使用して請求項の記載を導くことを含む場合がある。しかし、そのような句の使用は、同一の請求項が、導入句「1つまたは複数の」または「少なくとも1つの」および「a」または「an」などの不定冠詞を含む場合であっても、不定冠詞「a」または「an」による請求項の記載の導入が、そのように導入される請求項の記載を含む任意の特定の請求項を、単に1つのそのような記載を含む実施形態に限定する、ということを示唆していると解釈されるべきではない（例えば、「a」および／または「an」は、「少なくとも1つの」または「1つまたは複数の」を意味すると解釈されるべきである）。同じことが、請求項の記載を導入するのに使用される定冠詞の使用にも当てはまる。また、導入される請求項の記載で具体的な数が明示的に記載されている場合でも、そのような記載は、少なくとも記載された数を意味すると解釈されるべきであることが、当業者には理解されよう（例えば、他の修飾語なしでの「2つの記載（two recitations）」の単なる記載は、少なくとも2つの記載、または2つ以上の記載を意味する）。さらに、「A、BおよびC、などの少なくとも1つ」に類似の慣例表現が使用されている事例では、通常、そのような構文は、当業者がその慣例表現を理解するであろう意味で意図されている（例えば、「A、B、およびCの少なくとも1つを有するシステム」は、Aのみ、Bのみ、Cのみ、AおよびBを共に、AおよびCを共に、BおよびCを共に、ならびに／またはA、B、およびCを共に、などを有するシステムを含むが、それに限定されない）。「A、B、またはC、などの少なくとも1つ」に類似の慣例表現が使用されている事例では、通常、そのような構文は、当業者がその慣例表現を理解するであろう意味で意図されている（例えば、「A、B、またはCの少なくとも1つを有するシステム」は、Aのみ、Bのみ、Cのみ、AおよびBを共に、AおよびCを共に、BおよびCを共に、ならびに／またはA、B、およびCを共に、などを有するシステムを含むが、それに限定されない）。2つ以上の代替用語を提示する事実上いかなる離接する語および／または句も、明細書、特許請求の範囲、または図面のどこにあって、当該用語の一方（one of the terms）、当該用語のいずれか（either of the terms）、または両方の用語（both terms）を含む可能性を企図すると理解されるべきであることが、当業者にはさらに理解されよう。例えば、句「AまたはB」は、「A」または「B」あるいは「AおよびB」の可能性を

10

20

30

40

50

含むことが理解されよう。

【 0 0 6 3 】

さらに、本開示の特徴または態様をマーカッシュグループによって記述される場合、それによって本開示がマーカッシュグループの任意の個々のメンバまたはメンバのサブグループによっても記述されることを当業者は理解されよう。

【 0 0 6 4 】

当業者は理解するであろうが、明細書を与える点などのあらゆる目的で、本明細書で開示するすべての範囲は、そのあらゆる可能なサブレンジおよびサブレンジの組合せをも包含する。任意の列挙した範囲を、同じ範囲が少なくとも等しい $1/2$ 、 $1/3$ 、 $1/4$ 、 $1/5$ 、 $1/10$ などに分解されることを十分に記述し、可能にするものとして容易に理解することができる。非限定的な例として、本明細書で論じた各範囲を、下側の $1/3$ 、中央の $1/3$ 、および上側の $1/3$ などに容易に分解することができる。当業者はやはり理解するであろうが、「まで」、「少なくとも」などのすべての言い回しは、列挙した数を含み、上記で論じたようにその後でサブレンジに分解することのできる範囲を指す。最後に、当業者は理解するであろうが、範囲はそれぞれの個々のメンバを含む。したがって、例えば、 $1 \sim 3$ 個のセルを有するグループは、 1 、 2 、または 3 個のセルを有するグループを指す。同様に、 $1 \sim 5$ 個のセルを有するグループは、 1 、 2 、 3 、 4 、または 5 個のセルを有するグループを指し、以下同様である。

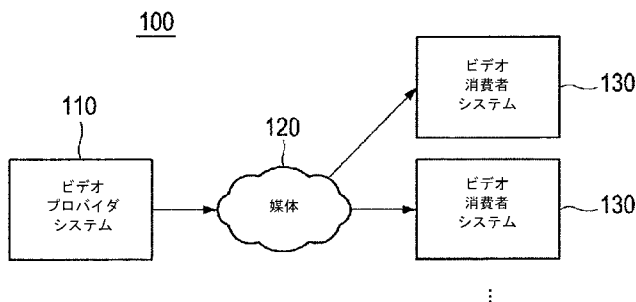
10

【 0 0 6 5 】

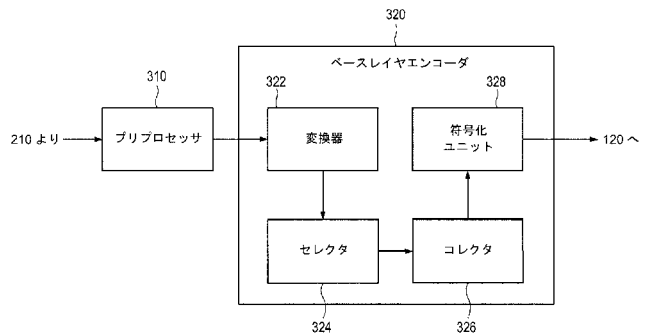
上記から、例示のために本開示の様々な実施形態を本明細書で説明したこと、および本開示の範囲および趣旨から逸脱することなく様々な修正を行えることを理解されよう。したがって、本明細書で開示した様々な実施形態は限定的なものではなく、真の範囲および趣旨は以下の特許請求の範囲によって示される。

20

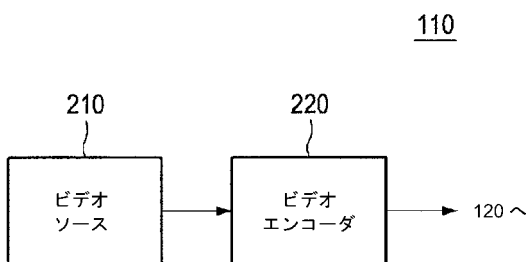
【 図 1 】



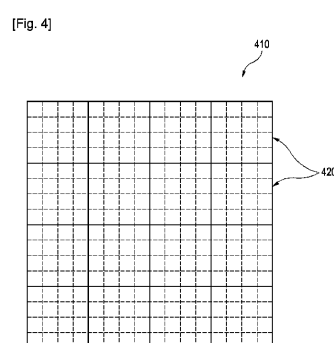
【 図 3 】



【 図 2 】

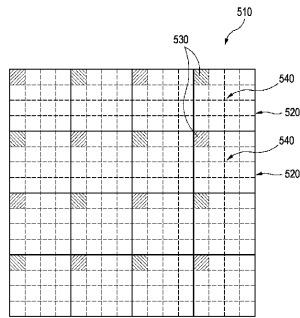


【 図 4 】



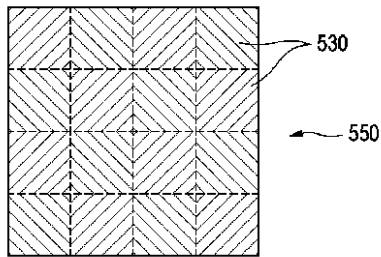
【図 5 a】

[Fig. 5a]



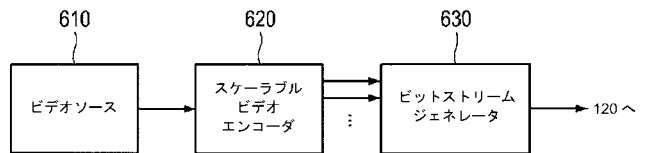
【図 5 b】

[Fig. 5b]



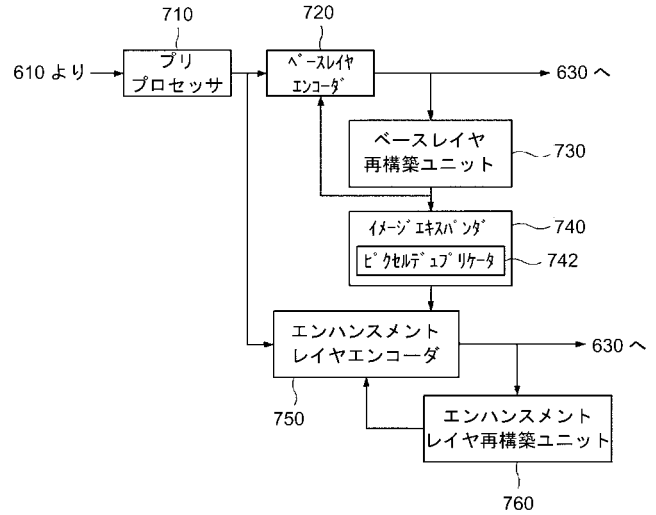
【図 6】

110

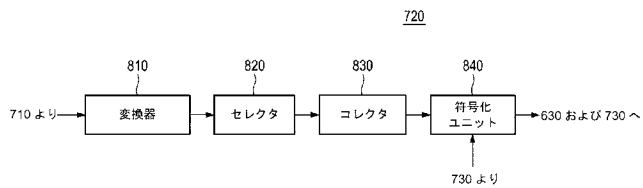


【図 7】

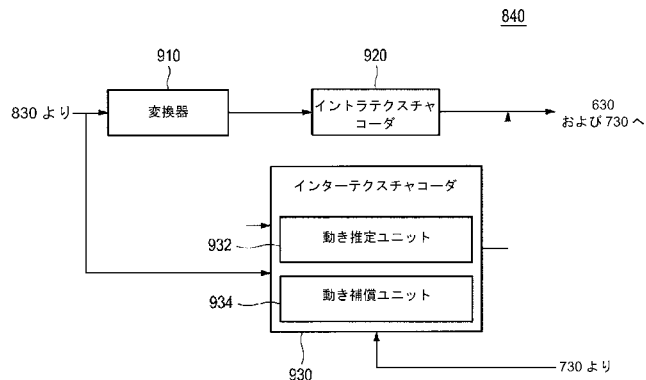
620



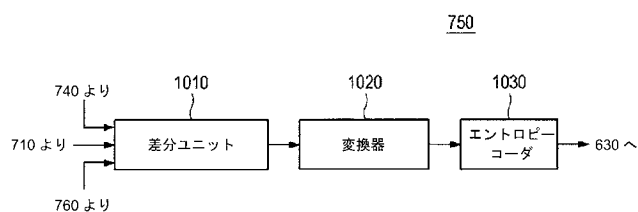
【図 8】



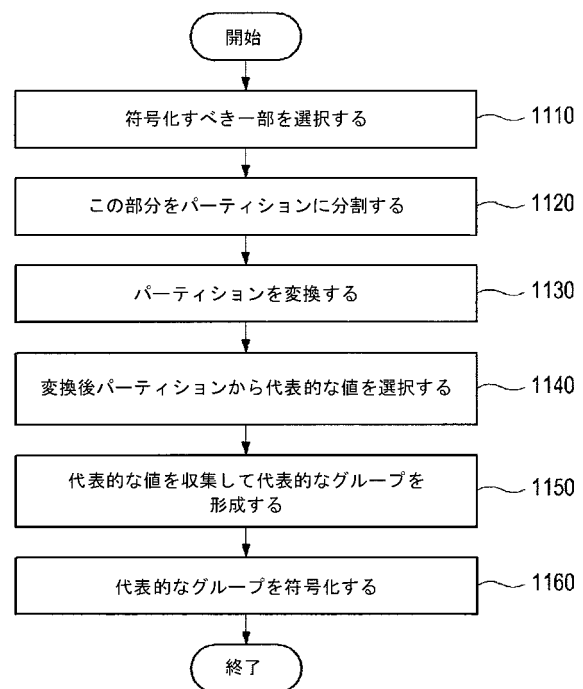
【図 9】



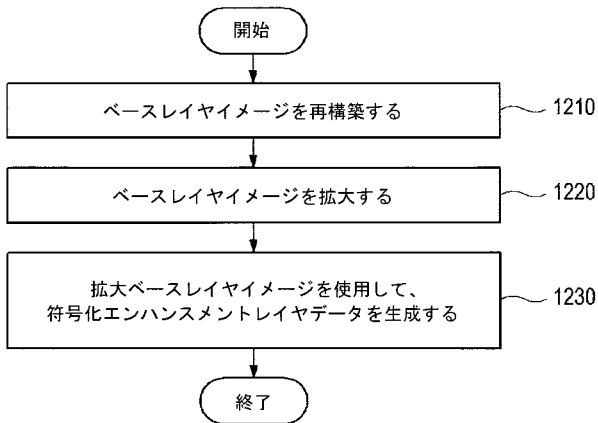
【図 10】



【図 11】



【図 12】



【手続補正書】

【提出日】平成24年10月5日(2012.10.5)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

入力ビデオ信号の一部を選択し、前記部分をパーティションに分割するように適合されたプリプロセッサと、

第 1 の領域から第 2 の領域に前記パーティションを変換するように適合された第 1 の変換器と、

前記第 2 の領域のそれぞれの前記パーティションから代表的な値を選択するように適合されたセクタと、

前記代表的な値を収集して代表的な値のグループを形成するように適合されたコレクタと、

前記代表的なグループを符号化するように適合された第 1 の符号化ユニットとを備えるビデオ信号エンコーダ。

【請求項 2】

前記入力ビデオ信号が、第 1 の解像度に対応するビデオ信号を有し、前記代表的なグループが、第 2 の解像度に対応するビデオ信号を有し、前記第 2 の解像度が前記第 1 の解像度よりも低い請求項 1 に記載のビデオ信号エンコーダ。

【請求項 3】

前記第 1 の解像度が、少なくとも 7 6 8 0 ピクセルおよび少なくとも 4 3 2 0 ラインを

含む請求項 2 に記載のビデオ信号エンコーダ。

【請求項 4】

前記第 1 の解像度が、少なくとも 3 8 4 0 ピクセルおよび少なくとも 2 1 6 0 ラインを含む請求項 2 に記載のビデオ信号エンコーダ。

【請求項 5】

前記第 1 の領域が空間領域であり、前記第 2 の領域が周波数領域である請求項 1 に記載のビデオ信号エンコーダ。

【請求項 6】

前記第 1 の変換器が、前記パーティション上で離散コサイン変換 (D C T) を実施するように適合され、前記セクタが、前記第 2 の領域の前記パーティションの D C 値を選択するように適合される請求項 5 に記載のビデオ信号エンコーダ。

【請求項 7】

前記部分が、前記入力ビデオ信号のマクロブロックに対応し、前記パーティションが、前記部分を構成するサブブロックに対応する請求項 1 に記載のビデオ信号エンコーダ。

【請求項 8】

前記部分が、前記入力ビデオ信号の 3 2 × 3 2 サイズのブロックに対応する請求項 1 に記載のビデオ信号エンコーダ。

【請求項 9】

前記第 1 の符号化ユニットが、
前記代表的なグループを変換するように適合された第 2 の変換器と、
変換後の代表的なグループのイントラテクスチャコーディングを実施するように適合されたイントラコーダと
を備える請求項 1 に記載のビデオ信号エンコーダ。

【請求項 1 0】

前記第 1 の符号化ユニットが、
少なくとも 1 つの基準イメージと比較して前記代表的なグループのインターテクスチャコーディングを実施するように適合されたインターコーダ
を備える請求項 1 に記載のビデオ信号エンコーダ。

【請求項 1 1】

前記インターコーダがさらに、前記代表的なグループの動き推定および動き補償を実施するように適合される請求項 1 0 に記載のビデオ信号エンコーダ。

【請求項 1 2】

符号化された代表的なグループから基準イメージを再構築するように適合された第 1 の再構築ユニット
をさらに備える請求項 1 に記載のビデオ信号エンコーダ。

【請求項 1 3】

前記再構築イメージを拡大して、拡大イメージを形成するように適合されたイメージエキスパンダと、

前記拡大イメージを使用して、前記プリプロセッサによって求められた前記部分を符号化するように適合された第 2 の符号化ユニットと
をさらに備える請求項 1 2 に記載のビデオ信号エンコーダ。

【請求項 1 4】

前記エキスパンダが、
前記再構築イメージ内の値を複製して、前記拡大イメージ内の複数のピクセルを形成するように適合されたピクセルデュプリケータ
を備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 5】

前記第 2 の符号化ユニットが、
前記部分と前記拡大イメージとの間の差分イメージを求めるように適合された差分ユニットと、

前記差分イメージを変換するように適合された第 3 の変換器と、
変換差分イメージのエントロピーコーディングを実施するように適合されたエントロピーコードと
を備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 6】

時間分解および動き補償によって第 2 の再構築イメージを再構築するように適合された第 2 の再構築ユニット
をさらに備え、前記第 2 の再構築イメージが、前記プリプロセッサによって求められた前記部分と同一のサイズであり、

前記第 2 の符号化ユニットが、

前記第 2 の再構築イメージと前記拡大イメージとの間の差分イメージを求めるように適合された差分ユニットと、

前記差分イメージを変換するように適合された第 3 の変換器と、

変換差分イメージのエントロピーコーディングを実施するように適合されたエントロピーコードと

を備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 7】

符号化された代表的なグループおよび符号化部分を含むビットストリームを生成するように適合されたビットストリームジェネレータ

をさらに備える請求項 1 3 に記載のビデオ信号エンコーダ。

【請求項 1 8】

請求項 1 に記載のビデオ信号エンコーダによって符号化されたビデオ信号を含むデコーダ可読媒体。

【請求項 1 9】

ビデオ信号を符号化する方法であって、

入力ビデオ信号の一部を選択し、前記部分をパーティションに分割すること、

第 1 の領域から第 2 の領域に前記パーティションを変換すること、

前記第 2 の領域のそれぞれの前記パーティションから代表的な値を選択することであって、前記代表的な値がそれぞれ前記パーティションを表すこと、

前記代表的な値を収集して代表的な値のグループを形成すること、および

前記代表的なグループを符号化すること

を含む方法。

【請求項 2 0】

符号化した代表的なグループから基準イメージを再構築すること、

前記再構築イメージを拡大して、拡大イメージを形成すること、および

前記拡大イメージを使用して、求めた部分に対応する符号化データを生成すること
をさらに含む請求項 1 9 に記載の方法。

【請求項 2 1】

入力ビデオ信号の一部を選択し、前記部分をパーティションに分割するように適合されたプリプロセッサと、

前記プリプロセッサに結合されたベースレイヤエンコーダであって、

第 1 の領域から第 2 の領域に前記パーティションを変換するように適合された第 1 の変換器と、

前記第 2 の領域のそれぞれの前記パーティションから代表的な値を選択するように適合されたセレクトと、

前記代表的な値を収集して代表的な値のグループを形成するように適合されたコレクタと、

前記代表的なグループを符号化するように適合された第 1 の符号化ユニットであって

、

前記代表的なグループを変換するように適合された第 2 の変換器と、

変換後の代表的なグループのイントラテクスチャコーディングを実施するように適合されたイントラコードと、

少なくとも1つの基準イメージと比較して前記代表的なグループのインターテクスチャコーディングを実施するように適合されたインターコードであって、前記代表的なグループの動き推定および動き補償を実施するようにさらに適合されるインターコードと

を備える第1の符号化ユニットと

を備えるベースレイヤエンコードと、

符号化された代表的なグループから基準イメージを再構築するように適合された第1の再構築ユニットと、

前記再構築イメージを拡大して、拡大イメージを形成するように適合されたイメージエクスパンダであって、前記再構築イメージ内の値を複製して、前記拡大イメージ内の複数のピクセルを形成するように適合されたピクセルデュプリケータを備えるイメージエクスパンダと、

前記拡大イメージを使用して、前記プリプロセッサによって求められた前記部分を符号化するように適合された第2の符号化ユニットであって、

前記部分と前記拡大後イメージとの間の第1の差分イメージを求めるように適合された差分ユニットと、

前記第1の差分イメージを変換するように適合された第3の変換器と、

変換後の第1の差分イメージのエントロピーコーディングを実施するように適合されたエントロピーコードと

を備える第2の符号化ユニットと、

時間分解および動き補償によって第2の再構築イメージを再構築するように適合された第2の再構築ユニットであって、前記第2の再構築イメージが、前記プリプロセッサによって求められた前記部分と同一のサイズである第2の再構築ユニットと

を備えるビデオ信号エンコードであって、

前記第2の符号化ユニットの前記差分ユニットがさらに、前記第2の再構築イメージと前記拡大イメージとの間の第2の差分イメージを求めるように適合され、

前記第2の符号化ユニットの前記第3の変換器がさらに、前記第2の差分イメージを変換するように適合され、

前記第2の符号化ユニットの前記エントロピーコードがさらに、変換後の第2の差分イメージのエントロピーコーディングを実施するように適合されるビデオ信号エンコード

。

【請求項22】

請求項21に記載のビデオ信号エンコードによって符号化されたビデオ信号を含むデコード可読媒体。

【請求項23】

前記入力ビデオ信号が、第1の解像度に対応するビデオ信号を有し、前記代表的なグループが、第2の解像度に対応するビデオ信号を有し、前記第2の解像度が前記第1の解像度よりも低い請求項21に記載のビデオ信号エンコード。

【請求項24】

前記第1の解像度が、

少なくとも7680ピクセルおよび少なくとも4320ライン、または

少なくとも3840ピクセルおよび少なくとも2160ライン

を含む請求項23に記載のビデオ信号エンコード。

【請求項25】

前記第1の変換器が、前記パーティション上で離散コサイン変換(DCT)を実施するように適合され、前記セクタが、前記第2の領域の前記パーティションのDC値を選択するように適合される請求項21に記載のビデオ信号エンコード。

【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No. PCT/KR2010/008897															
A. CLASSIFICATION OF SUBJECT MATTER Int. Cl. H04N 7/26 (2006.01) According to International Patent Classification (IPC) or to both national classification and IPC																	
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) TXTE and Internet: Image, Video, coding, coder, encoding, decoding, decoder, encoder, inter, intra, texture, interpolation, extrapolation, duplication, UHDTV, Ultra, high efficiency and other terms and phrases.																	
C. DOCUMENTS CONSIDERED TO BE RELEVANT <table border="1"> <thead> <tr> <th>Category*</th> <th>Citation of document, with indication, where appropriate, of the relevant passages</th> <th>Relevant to claim No.</th> </tr> </thead> <tbody> <tr> <td>X</td> <td>Wiegand, T et. al; "Overview of the H.264/AVC Video Coding Standard"; IEEE Transactions on Circuits and Systems for Video Technology; vol. 13 no. 7 July 2003. Figures 1, 8, 10, 11 and 14; page 570 – see section I, section VI, right hand column</td> <td>1, 5-8, 12-20</td> </tr> <tr> <td>X</td> <td>US 2006 / 0133484 A1 (PARK et. al) 22 June 2006 Figures 1 and 3</td> <td>1</td> </tr> <tr> <td>X</td> <td>Zubrzycki, J et. al; "Super Hi-Vision – the London – Amsterdam live contribution link"; pp 17-34; EBU Technical Review, January 2009. Figure 2 and page 19 lines 10 -15</td> <td>1, 2-4</td> </tr> <tr> <td>X</td> <td>WO 2009 / 051690 A1 (THOMSON LICENSING) 23 April 2009 Abstract, Figures 1, 3 and 8; page 8 lines 11-15</td> <td>1, 9-11</td> </tr> </tbody> </table>			Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.	X	Wiegand, T et. al; "Overview of the H.264/AVC Video Coding Standard"; IEEE Transactions on Circuits and Systems for Video Technology; vol. 13 no. 7 July 2003. Figures 1, 8, 10, 11 and 14; page 570 – see section I, section VI, right hand column	1, 5-8, 12-20	X	US 2006 / 0133484 A1 (PARK et. al) 22 June 2006 Figures 1 and 3	1	X	Zubrzycki, J et. al; "Super Hi-Vision – the London – Amsterdam live contribution link"; pp 17-34; EBU Technical Review, January 2009. Figure 2 and page 19 lines 10 -15	1, 2-4	X	WO 2009 / 051690 A1 (THOMSON LICENSING) 23 April 2009 Abstract, Figures 1, 3 and 8; page 8 lines 11-15	1, 9-11
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.															
X	Wiegand, T et. al; "Overview of the H.264/AVC Video Coding Standard"; IEEE Transactions on Circuits and Systems for Video Technology; vol. 13 no. 7 July 2003. Figures 1, 8, 10, 11 and 14; page 570 – see section I, section VI, right hand column	1, 5-8, 12-20															
X	US 2006 / 0133484 A1 (PARK et. al) 22 June 2006 Figures 1 and 3	1															
X	Zubrzycki, J et. al; "Super Hi-Vision – the London – Amsterdam live contribution link"; pp 17-34; EBU Technical Review, January 2009. Figure 2 and page 19 lines 10 -15	1, 2-4															
X	WO 2009 / 051690 A1 (THOMSON LICENSING) 23 April 2009 Abstract, Figures 1, 3 and 8; page 8 lines 11-15	1, 9-11															
☐ Further documents are listed in the continuation of Box C ☒ See patent family annex																	
<table border="0"> <tr> <td> * Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed </td> <td> "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family </td> </tr> </table>			* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family													
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family																
Date of the actual completion of the international search 16 February 2011		Date of mailing of the international search report 24 FEB 2011															
Name and mailing address of the ISA/AU AUSTRALIAN PATENT OFFICE PO BOX 200, WODEN ACT 2606, AUSTRALIA E-mail address: pct@ipaustalia.gov.au Facsimile No. +61 2 6283 7999		Authorized officer AMBARISH NATU AUSTRALIAN PATENT OFFICE (ISO 9001 Quality Certified Service) Telephone No : +61 2 6283 2414															

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No.

PCT/KR2010/008897

This Annex lists the known "A" publication level patent family members relating to the patent documents cited in the above-mentioned international search report. The Australian Patent Office is in no way liable for these particulars which are merely given for the purpose of information.

Patent Document Cited in Search Report		Patent Family Member			
US	2006133484	KR	20060063611	KR	20090007252
		US	2010208799	US	7734151
WO	2009051690	CN	101828401	CN	101828402
		EP	2204047	KR	20100074186
		US	2010220795	US	2010220796
				EP	2204046
				KR	20100081348
				WO	2009051704
Due to data integration issues this family listing may not include 10 digit Australian applications filed since May 2001.					
END OF ANNEX					

 フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(特許庁注：以下のものは登録商標)

１．フロッピー

(74)代理人 100109586

弁理士 土屋 徹雄

(72)発明者 パク, グァン フン

大韓民国, キョンギ - ド 4 6 3 - 8 3 1, スンナム - シ, ブンダン - ゲ, ブンダン - ドン, 4 5
 , ドンガ ヴィラ, ビー 3 0 2

F ターム(参考) 5C159 KK38 LC09 MA04 MA05 MA21 MA23 MA32 MC30 MC32 ME01

PP04 TA06 TB08 TC02 TC04 TC43 TD05 UA02 UA05