

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2015-502009

(P2015-502009A)

(43) 公表日 平成27年1月19日(2015.1.19)

(51) Int.Cl. F 1 テーマコード (参考)  
**H05B 37/02 (2006.01)** H05B 37/02 J 3K273

審査請求 未請求 予備審査請求 未請求 (全 20 頁)

(21) 出願番号 特願2014-541773 (P2014-541773)  
 (86) (22) 出願日 平成24年10月19日 (2012.10.19)  
 (85) 翻訳文提出日 平成26年5月14日 (2014.5.14)  
 (86) 国際出願番号 PCT/IB2012/055728  
 (87) 国際公開番号 W02013/072793  
 (87) 国際公開日 平成25年5月23日 (2013.5.23)  
 (31) 優先権主張番号 61/560,409  
 (32) 優先日 平成23年11月16日 (2011.11.16)  
 (33) 優先権主張国 米国 (US)

(71) 出願人 590000248  
 コーニンクレッカ フィリップス エヌ  
 ヴェ  
 オランダ国 5656 アーエー アイ  
 ドーフエン ハイテック キャンパス 5  
 (74) 代理人 110001690  
 特許業務法人M&Sパートナーズ  
 (72) 発明者 ザウアーランダー ジョージ  
 オランダ国 5656 アーエー アイ  
 ドーフエン ハイ テック キャンパス  
 44 フィリップス アイピー アンド  
 エス

最終頁に続く

(54) 【発明の名称】 低出力照明ユニットを動作させる回路装置及びそれを動作させる方法

(57) 【要約】

電源4、特に自励発振電源を用いて少なくとも1つの低出力照明ユニットを動作させる回路装置3が提供される。回路装置3は、少なくとも、当該電源4から動作電圧28を受け取る入力部12と、1つ以上の低出力照明ユニットとの接続のための出力部11とを含む。電源4を用いた当該低出力照明ユニットの効率的な動作を可能とするために、回路3は、入力部12に接続され、動作中に、電源4に少なくとも1つのトリガパルス40a、40bを投入するパルス発生器17を含む。

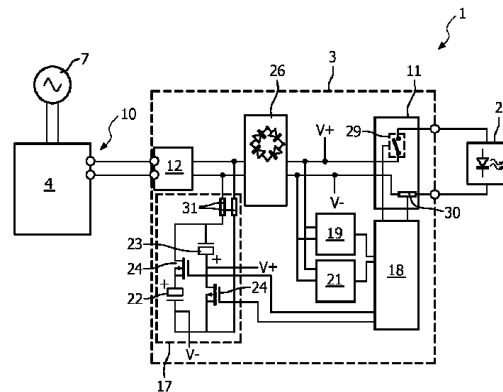


FIG. 1

**【特許請求の範囲】****【請求項 1】**

電源を用いて少なくとも 1 つの低出力照明ユニットを動作させる回路装置であって、少なくとも、

前記電源から動作電圧を受け取る入力部と、

1 つ以上の低出力照明ユニットとの接続のための出力部と、

前記入力部に接続され、動作中に、少なくとも 1 つのトリガパルスを前記電源に投入するパルス発生器と、

を含む、回路装置。

**【請求項 2】**

前記パルス発生器は、少なくとも 1 つのスイッチ可能なエネルギー蓄積デバイスを含み、前記パルス発生器は更に、前記少なくとも 1 つのトリガパルスを前記電源に投入するように、前記少なくとも 1 つのスイッチ可能なエネルギー蓄積デバイスを前記入力部に接続させる、請求項 1 に記載の回路装置。

10

**【請求項 3】**

少なくとも前記パルス発生器に接続され、前記動作電圧に依存して前記パルス発生器を制御するパルス制御器を更に含む、請求項 1 又は 2 に記載の回路装置。

**【請求項 4】**

スイッチングデバイスを更に含み、前記スイッチングデバイスは、前記パルス制御器によって制御可能であり、前記 1 つ以上の低出力照明ユニットと前記電源との間の接続を制御する、請求項 3 に記載の回路装置。

20

**【請求項 5】**

前記入力部及び前記パルス制御器に接続され、前記動作電圧のエンベロープ成分の周期情報を決定するエンベロープ検出器を更に含み、前記パルス制御器は、前記エンベロープ成分の各周期において、少なくとも 1 つのトリガパルスが前記電源に投入されるように、前記パルス発生器を制御する、請求項 3 又は 4 に記載の回路装置。

**【請求項 6】**

前記パルス制御器は、前記エンベロープ成分の各周期において、所定の位相角で前記少なくとも 1 つのトリガパルスが投入されるように、前記パルス発生器を制御する、請求項 5 に記載の回路装置。

30

**【請求項 7】**

前記パルス発生器は、前記エンベロープ成分の各周期において、複数のトリガパルスが前記電源に投入されるように制御される、請求項 5 又は 6 に記載の回路装置。

**【請求項 8】**

前記パルス発生器は、少なくとも、順極性を有する第 1 のトリガパルスと、逆極性を有する第 2 のトリガパルスとを投入する、請求項 1 乃至 7 の何れか一項に記載の回路装置。

**【請求項 9】**

前記パルス制御器は、前記少なくとも 1 つの低出力照明ユニットの負荷情報に依存して、前記パルス発生器を制御する、請求項 1 乃至 8 の何れか一項に記載の回路装置。

**【請求項 10】**

前記出力部は、ドライバユニットを含む、請求項 1 乃至 9 の何れか一項に記載の回路装置。

40

**【請求項 11】**

前記入力部に接続され、前記パルス発生器と並列に装置される整流器回路を更に含む、請求項 1 乃至 10 の何れか一項に記載の回路装置。

**【請求項 12】**

前記少なくとも 1 つの低出力照明ユニットは、LED ユニットである、請求項 1 乃至 11 の何れか一項に記載の回路装置。

**【請求項 13】**

請求項 1 乃至 12 の何れか一項に記載の回路装置と、前記回路装置の前記出力部に接続

50

される少なくとも1つのLEDユニットとを含む、LEDランプ。

【請求項14】

電源と、請求項13に記載の1つ以上のLEDランプとを含む、照明システム。

【請求項15】

少なくとも、電源から動作電圧を受け取る入力部と、1つ以上の低出力照明ユニットとの接続のための出力部と、前記入力部に接続されるパルス発生器とを含む回路装置を用いて、少なくとも1つの低出力照明ユニットを動作させる方法であって、動作中に、少なくとも1つのトリガパルスが、前記電源に投入される、方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、照明の分野に関し、より具体的には、電源を用いてLEDユニットといった低出力照明ユニットを動作させる回路装置及び当該回路装置を動作させる方法に関する。

【背景技術】

【0002】

照明の分野において、現状の開発は、一般的な白熱灯又はハロゲン灯をいわゆるレトロフィットランプを用いて、特に発光ダイオード(LED)を使用して置換することを目的としている。当該LEDは、エネルギー効率増進及び寿命の増加といった重要な利点により、従来のランプよりも望ましい。

【0003】

既存の照明システムにこのようなランプをレトロフィットさせる場合、通常、正常な動作ができるように、レトロフィットランプを、設置されている対応の照明システムに適合させることが必要である。これは、例えばオフィスビル内に設置されるレトロフィットされるべき対応の照明システムのセットアップ及び配線は、簡単に変更できず、また、レトロフィットプロセス全体の費用を大幅に増加してしまうからである。

【0004】

上述のレトロフィットアプリケーションの具体例は、低電圧照明システムにおける一般的なハロゲン式ランプの置換である。このような照明システムは、通常、例えば12VのACである二次側電圧を提供する電源を含み、当該電圧は、次に、1つ以上のランプを動作させるように使用される。二次電圧を提供するためには、電子式のいわゆるスイッチモード電源(SMPS)が使用される。ここでは、50/60Hzの正弦波主電源電圧が、より高い周波数に変換され、結果として、小型トランスが、約12VのACの二次電圧を得る。

【0005】

当技術分野において、より高い周波数を提供するために様々なセットアップのスイッチモード電源が採用されている。いわゆる自励発振電源では、スイッチングレギュレータが、整流された主電源電圧の極性を交互にし、したがって、高周波交流電圧をトランスに供給する。トランスの二次側は、ランプに接続され、ランプを給電する。自励発振型電源は更に、電源と接続すると、スイッチング動作を開始する起動回路を含む。振動は、スイッチングレギュレータを制御するために、通常、トランスのフィードバック巻線を使用して、主電源電圧の次のゼロ交差まで自続する。少なくとも、主電源電圧の各ゼロ交差において、再始動が必要であり、これは、通常、当該電源の起動回路によって制御される。

【0006】

上述の自励発振電源は、一般的なタイプのランプと共に使用された場合に、安定した動作を提供する一方で、低出力ランプを使用する場合は、問題が発生する。ここでは、電力消費量の低減は、エネルギー効率の側面からは有益であるが、自励発振動作が早期に中断されてしまう。これは、電源が、所定の最小電流がランプによって引き込まれる場合にしか、自励発振を持続できないからである。したがって、主電源電圧の各半周期、即ち、ゼロ交差間の相当な期間の間、電源によってランプに給電できずに、不安定な動作がもたら

10

20

30

40

50

され、例えば光学的なちらつきが引き起こされる。

【0007】

自励発振電源の対応するタイプは、例えば、文献「Elektronik ecodesign 2007」(WEK A FACHMEDIEN社、ドイツ、30ff頁)に開示される。

【発明の概要】

【発明が解決しようとする課題】

【0008】

したがって、本発明は、光学的及び電気的特性が向上された自励発振電源ユニットを用いて低出力照明ユニットを効率的に動作させる回路装置を提供することを目的とする。

【課題を解決するための手段】

【0009】

当該目的は、請求項1に記載の回路装置、請求項13に記載のLEDランプ、請求項14に記載の照明システム及び請求項15に記載の回路装置を動作させる方法によって解決される。従属請求項は、発明の好適な実施形態に関する。

【0010】

本発明の基本的な考えは、動作中、自励発振電源といった電源の二次又は出力側に、即ち、当該電源の出力部に接続された対応する回路装置から、少なくとも1つのトリガパルスを投入することである。

【0011】

本発明者は、意外にも、例えば、引き込まれる電流が当該電源の最小電流以下であることによって自励発振が中断される場合、又は、接続された照明ユニットの動作モードによって自励発振がフェードアウトする場合、二次側から自励発振電源に、トリガパルスを投入することによって、当該電源の自励発振が開始又は再開されることを見出した。

【0012】

したがって、本発明は、照明ユニットによって、例えば当該電源の最小電流よりも低い比較的低い平均電流しか引き込まれない場合でも、典型的な自励発振電源を用いて、LEDユニットといった低出力照明ユニットの動作を有利に高めることができる。

【0013】

したがって、電源の不安定な動作又は照明ユニットのバッファの早期の排出からもたらされる光学的なちらつきが、大幅に減少される。更に、本発明は、電源の二次側からの自励発振の開始又は再開を制御できるため、導通時間のより柔軟な制御が提供され、これにより、セットアップ全体の力率を増加させる。

【0014】

更に、本発明の回路装置は、動作させる低出力照明ユニットの、例えば位相カット調光器を含む調光型電源との適合性を高める。更に、本発明の回路装置は、電磁トランスとも適合性があるため、本発明は非常に汎用性が高い。

【0015】

本発明によれば、例えば従来の白熱灯又はハロゲン式ランプをレトロフィットさせるために、自励発振電源といった電源を用いて低出力照明ユニットを動作させる回路装置が提供される。当該回路装置は、少なくとも、電源から動作電圧を受け取る入力部と、少なくとも1つの低出力照明ユニットとの接続のための出力部と、入力部に接続され、少なくとも1つのトリガパルスを電源に投入するパルス発生器とを含む。

【0016】

入力部及び出力部は、それぞれ、電源及び少なくとも1つの低出力照明ユニットとの接続を可能にする任意の適切なタイプでよく、また、例えば、それぞれ、接続ピン、はんだパッド、又は、対応する永久若しくは着脱可能な電気的接続を可能にする任意の他の適切なコネクタ若しくはプラグといった2つの電気的端子を含む。入力部及び出力部は、当然ながら、更なる電気的又は機械的構成要素を含んでもよい。例えば、入力部には、電源から提供される電圧を平滑化するフィルタ素子が設けられてもよい。出力部は、緩衝増幅器及び/又はドライバユニットを用いて、即ち、例えば使用される照明ユニットの対応する

10

20

30

40

50

タイプに応じて及び/又はユーザによって設定される所定の調光レベルに応じて、照明ユニットの電圧及び/又は電流を設定するように適応される。

【0017】

入力部は、少なくとも動作中に、即ち、本発明の回路装置の入力部が、電源の出力部に電氣的に接続（当該電源の「二次側」への接続とも呼ばれる）されているときに、当該電源から動作電圧を受け取る。

【0018】

本説明のコンテキストでは、電源は、1つ以上の低出力照明ユニットに、動作電圧を提供する任意の適切なタイプであってよい。好適には、電源は、例えば高周波数スイッチングレギュレータを含むスイッチモード電源（SMPSS）である。本発明は、集積回路（IC）によって制御される電源との使用に特に適している。最も好適には、電源は、時に、「自励発振コンバータ」とも呼ばれる自励発振電源であり、スイッチングレギュレータとトランスとを含むスイッチモード電源と理解される。当該スイッチングレギュレータの高周波発振は、高周波発振のフィードバックによって制御され、したがって、自励発振動作が提供される。

10

【0019】

電源は、その入力部において、主電源電圧といったAC電圧（以下、「一次側電圧」又は「一次側交流電圧」と呼ばれる）が提供されることが好適である。したがって、電源は、AC電源であってよい。AC電源の場合、一次側電圧は、通常、スイッチングレギュレータの前に、例えばブリッジ型整流器を使用して整流される。当然ながら、整流器が電源の外部に配置され、したがって、電源に整流済みの一次側電圧が提供されるセットアップも可能である。或いは、電源は、DC電圧が提供されてもよい。

20

【0020】

電源と接続すると、スイッチングレギュレータのスイッチング動作を又は発振を開始するために、電源は、起動回路を含む。起動回路は更に、一次側電圧の各ゼロ交差において、即ち、一次側電圧が約0Vであるときに、自励発振を再開する働きをする。このような再開制御は、整流された主電源電圧がスイッチングレギュレータに直接供給され、通常、大型コンデンサによってバッファリングされないため、トランスの一次側電圧は、主電源電圧のゼロ交差付近では実質的にゼロであり、フィードバック巻線は、自励発振を維持するための電圧を提供しないことから、必要である。起動回路は、任意の適切なタイプの電子回路を含んでよい。一例では、起動回路は、起動パルスを送るスイッチングレギュレータに投入するように、RCネットワークと共に一次側電圧に結合されるダイアックを使用して実現される。例えば、スイッチングレギュレータがハーフブリッジである場合、起動パルスは、ハーフブリッジトランジスタのうちの1つのトランジスタのベースに投入される。

30

【0021】

本発明の回路装置は、例えばハーフブリッジ・スイッチングレギュレータと対応するトランスとを含む自励発振ハーフブリッジ電源を用いて動作される場合に、特に有利である。当該ハーフブリッジ電源内のスイッチングレギュレータの動作のフィードバックは、当該スイッチングレギュレータを適宜トリガさせるように、当該トランス又は別個の電流トランスのフィードバック巻線を使用して提供される。

40

【0022】

自励発振電源によって回路装置に供給される動作電圧は、可変電圧、即ち、交流電圧であってよい。電源のスイッチング挙動によって、動作電圧は、典型的な50/60Hzの主電源周波数よりも高い高周波発振を示す。AC電源の場合、高周波発振は、通常、（整流された）一次側交流電圧に相当する（整流された）正弦波によって振幅変調される。したがって、動作電圧は、通常、高周波成分と、低周波数におけるエンベロープ成分とを示す。

【0023】

好適には、動作電圧の高周波成分は、20乃至250kHzの周波数を示す。エンベロープ成分は、40~450Hzの周波数を有する。最も好適には、動作電圧は、安全低電

50

圧、即ち、50VのRMS以下、最も好適には、25V又は14VのRMS以下である。

【0024】

少なくとも1つの低出力照明ユニットは、任意の適切なタイプであってよい。「低出力」との用語は、白熱灯及びハロゲンランプといった従来のランプの電力消費量に比べた照明ユニットの電力消費量に関する。少なくとも1つの照明ユニットの電力消費量は、好適には25W未満であり、より好適には15W未満であり、特に好適には10W未満である。

【0025】

好適には、少なくとも1つの照明ユニットは、LEDユニットである。本コンテキストでは、「LEDユニット」は、本発明の観点では、無機LED、有機LED又は固体レーザ（例えばレーザダイオード）といった任意のタイプの固体光源であってよい少なくとも1つの発光ダイオード（LED）を含むものとして理解される。当然ながら、LEDユニットは、直列及び/又は並列接続された上述の構成要素のうち2つ以上を含んでもよい。当然ながら、低出力照明ユニットは、例えば輝度及び/又は色を設定するドライバユニット、平滑化ステージ、及び/又は1つ以上のフィルタコンデンサといった更なる電氣的、電子的又は機械的構成要素を含んでもよい。

10

【0026】

本発明の回路装置は更に、上述のパルス発生器を含む。パルス発生器は、少なくとも1つのトリガパルスを当該自励発振電源に投入するために、少なくとも、当該電源の入力部、したがって、動作中は、出力部に一時的に接続される。本コンテキストでは、トリガパルスの「投入」との用語は、電源の出力部、即ち、電源の二次側に、電流を、少なくとも一時的に提供することと理解される。したがって、電力は、回路装置によって、電源に、即ち、正常動作中の電力伝達方向とは反対に提供される。

20

【0027】

トリガパルスを動作中に提供することによって、電源の出力部において、したがって、電源のトランス及び/又は電流トランスの接続された二次巻線を通る電流のフローがもたらされる。トランス内の容量性結合によって、電圧がフィードバック巻線内で生成され、これにより、スイッチングレギュレータがその自励発振動作を再開する。

【0028】

したがって、本発明のドライバ回路は、二次側から、かつ、起動回路の上述の動作から独立して、自励発振電源の動作を有利に制御することができる。上述の通り、この点は、当該電源の最少電流よりも低い公称電流を有する低出力照明ユニットとの組み合わせにおいて有益である。これは、この場合、早期に消滅した自励発振が、即ち、一次側交流電圧のゼロ交差間で早期に照明した自励発振が再開されることが可能だからである。

30

【0029】

したがって、本発明は、例えば、導通期間、即ち、上述の通り、一次側交流電圧の各半周期、即ち、上述の通り、2つの続いたゼロ交差間において、当該電源によって照明ユニットに電力が伝達される時間を制御できるようにする。したがって、本発明の回路装置は、電源の変更を必要とすることなく、低出力照明ユニットの安定動作が可能であるため、レトロフィットアプリケーションにおいて特に有利である。

40

【0030】

少なくとも1つのトリガパルスの振幅及び継続時間は、アプリケーション、特に電源の対応するタイプに応じて選択される。例えば、スイッチングレギュレータが1つ以上のMOSFETトランジスタを含む場合、トリガパルスは、MOSFETトランジスタが導電状態、例えば0.1nC以上となるように、当該MOSFETトランジスタの入力キャパシタンスを充電できるようにするべきである。対応するスイッチングレギュレータが、1つ以上のバイポーラトランジスタを含む場合、トリガパルスは、トランジスタを駆動するために、少なくとも0.1mA、好適には少なくとも10mAのベース電流を提供するべきである。いずれの場合においても、当然ながら、フィードバック巻線における電流は、トランスと、二次巻線とフィードバック巻線との間のトランス比とに依存する。一般的に

50

、大体のアプリケーションについて、トランス / 電源の一次側で少なくとも 1 mA の電流を提供するトリガパルスが好適である。

【 0 0 3 1 】

トリガパルスの継続時間は、好適には、100 ns 乃至 10  $\mu$ s である。方形パルス又は指数関数的に減衰するパルスといった様々なパルス形式を使用してもよい。

【 0 0 3 2 】

少なくとも 1 つのパルスを提供するために、パルス発生器は、例えば、適切なタイプの制御可能な電源を含む。好適には、パルス発生器は、スイッチ可能なエネルギー蓄積デバイスを含む。この場合、パルス発生器は、当該エネルギー蓄積デバイスを入力部、したがって、接続された電源に（一時的に）接続させることによって、当該トリガパルスを投入する。パルス発生器には、エネルギー蓄積デバイスと回路装置の入力部との接続を制御するために、M O S F E T 又はバイポーラトランジスタといった少なくとも 1 つの対応するスイッチが具備される。当該エネルギー蓄積デバイスは、少なくとも、電荷を一時的に蓄積し、例えば 1 つ以上のコンデンサ及び / 又は電池を含む任意の適切なタイプであってよい。

10

【 0 0 3 3 】

上述の通り、発振が消滅する又はフェードアウトする度に、電源のスイッチングレギュレータの再開が必要である。したがって、パルス発生器は、複数のトリガパルスを、電源に投入することが好適である。最も好適には、トリガパルスの発生は、セットアップ全体の動作を向上させるように、動作中に、回路装置の入力部に提供される動作電圧に依存して制御される。したがって、好適な実施形態では、回路装置は、少なくとも、当該パルス発生器に接続され、動作電圧に依存して、及び / 又は、接続された 1 つ以上の低出力照明ユニットの、電圧、電流及び / 又は電力要件といった電氣的要件に依存して、当該パルス発生器を制御するパルス制御器を含む。

20

【 0 0 3 4 】

パルス制御器は、パルス発生器を制御する任意の適切なタイプであってよい。例えば、パルス制御器は、対応するプログラミングが提供されたマイクロコントローラを含む。当然ながら、パルス制御器は、これに代えて又はこれに加えて、費用効率的なセットアップを提供するために、別箇の電子回路を含んでもよい。パルス制御器とパルス発生器との間の接続は、パルス制御器によるトリガパルスの発生及び投入の制御を与える任意の有線又は無線、直接又は間接的なタイプであってよいが、有線接続が好適である。

30

【 0 0 3 5 】

パルス制御器の動作及び動作電圧に依存するトリガパルスの投入に関し、様々な実施形態が可能であり、それらのうちの幾つかが以下に説明される。

【 0 0 3 6 】

1 つの好適な実施形態では、パルス制御器は、動作電圧から、電源が自励発振モードであるかどうか、即ち、電力が動作中に回路装置に提供されているかどうかを決定し、電力が提供されていない場合に、トリガパルスを投入するようにパルス制御器を制御する。

【 0 0 3 7 】

本実施形態では、電源の発振がフェードアウトする場合、スイッチングレギュレータの再開がトリガパルスの投入によって開始され、これにより、導通時間が増加される。この動作は、有利に、接続された低出力照明ユニットのより安定した動作をもたらす。

40

【 0 0 3 8 】

上述の動作を提供するために、パルス制御器は、入力部における動作電圧及び / 又は電流を決定する電力検出器に接続されることが好適である。上述の場合において最も好適には、パルス制御器は、動作中に当該入力部に供給された動作電圧 / 電流が最小閾値に対応するかどうかを決定する。電圧及び / 又は電流が当該閾値未満である場合、パルス制御器は更に、電源の自励発振を再開するために、電源に対応のトリガパルスが提供されるようにパルス発生器を制御する。

【 0 0 3 9 】

50

上述に加えて又は代えて、当該入力部及びパルス制御器に接続されるエンベロープ検出器が提供される。当該エンベロープ検出器は、動作電圧のエンベロープ成分の周期情報を決定する。パルス制御器は、当該エンベロープ成分の各周期において、少なくとも1つのトリガパルスが、電源に投入されるように、パルス発生器を制御する。

【0040】

上述の実施形態は、一次側交流電圧、即ち、電源の一次側におけるタイミング又は位相の情報が、動作中に回路装置に提供される動作電圧から決定可能であるという認識に基づいている。上述の通り、動作電圧は、通常、(整流された)一次側交流電圧に対応する低周波エンベロープ成分を含む。したがって、エンベロープ成分の各周期においてトリガパルスを投入することによって、一次側交流電圧の各半周期において、したがって、一次側交流電圧と同期して、トリガパルスが生成されることが有利に可能である。

10

【0041】

本実施形態のコンテキストでは、「周期情報」との用語は、動作電圧、したがって、一次側交流電圧に対応するエンベロープ成分のタイミング、周波数又は周期期間に関する任意のタイプの情報に相当する。当然ながら、一次側電圧と、エンベロープ検出器の出力部におけるエンベロープ成分との間には、固定の遅延が存在してもよい。

【0042】

好適には、周期情報は、一次側交流電圧のゼロ交差のタイミングに対応する、エンベロープ成分における「ゼロ点」のタイミングを含む。したがって、「ゼロ点」との用語は、実質的に電圧のない瞬間、即ち、エンベロープ成分の電圧振幅が約0Vであるときを指す。したがって、エンベロープ成分に関する「周期」とは、2つの続いたゼロ点間の間隔を指し、したがって、一次側交流電圧の半周期に対応する。

20

【0043】

エンベロープ検出器は、例えば適切なプログラミングを有するマイクロコントローラを使用してパルス制御器に当該周期情報を提供する任意の適切なタイプであってよい。例えば、エンベロープ検出器は、動作電圧の高周波復調に適応し、即ち、高周波成分を除去し、復調された信号を、0Vに近い閾値と比較する。したがって、エンベロープ検出器は、動作電圧のエンベロープ成分における上述の「ゼロ点」、したがって、「周期情報」を決定する。

【0044】

これに代えて又は加えて、エンベロープ検出器は、動作電圧の2つの続いた局所的な高周波数の極大値を決定し、「ゼロ点」のタイミングをそれぞれ決定するように位相を補間するサンプルホールド回路を含む。

30

【0045】

各周期における少なくとも1つのトリガパルスの位置決め、即ち、ゼロ点に対するトリガパルスのタイミングは、アプリケーションに応じて選択される。当然ながら、パルス制御器は、好適には、例えば照明ユニットが必要とする電力に依存して、当該エンベロープ成分の周期毎に、複数のトリガパルスを生成してもよい。

【0046】

最も好適には、パルス制御器は、当該少なくとも1つのトリガパルスが、各周期において所定の位相角で、即ち、各ゼロ点の後、所定の時間間隔が経過した後に、投入されるようにパルス発生器を制御する。本実施形態は、力率を増加させ、費用効率的なセットアップを可能にする。

40

【0047】

更なる好適な実施形態によれば、本発明の回路装置は更に、スイッチングデバイスを含み、当該スイッチングデバイスは、パルス制御器によって制御可能であり、1つ以上の低出力照明ユニットと電源との間の接続を制御する。

【0048】

当該スイッチングデバイスは、より柔軟な制御を可能とするために、当該低出力照明ユニットを電源から少なくとも一時的に切断するように提供される。スイッチングデバイス

50

は、任意の適切なタイプであってよく、例えば当該パルス制御器に接続される、少なくとも、バイポーラトランジスタ又はMOSFETを含む。スイッチングデバイスは、例えば1つ以上の照明ユニットの電源との接続の制御を可能とするために、入力部と出力部との間に配置される。当然ながら、スイッチングデバイスが入力部又は出力部と一体に形成される実施形態も想到可能である。例えば、スイッチングデバイスは、出力部の緩衝増幅器及び/又はドライバユニットと一体に形成される。

【0049】

スイッチングデバイスは、対応するアプリケーションに応じてパルス制御器によって制御される。好適には、パルス制御器は、各周期において、ゼロ点の後のオフ間隔、例えば数msの継続時間の間、少なくとも1つの照明ユニットが電源から切断されるように、スイッチングデバイスを制御する。

10

【0050】

本実施形態では、実質的な負荷がなく、1つ以上の照明ユニットへの電力の伝達がないため、電源の起動回路によって開始されるスイッチングレギュレータの発振が急速にフェードする。本実施形態は、100Hz~40kHzまでのより高いパルス周波数を有利に可能にする。更に、好適には、パルス制御器が、上述したように、位相角又は対応する時間間隔は、オフ間隔よりも長いので、各周期において、ゼロ点に対し所定の位相角でトリガパルスを投入する場合、回路の動作は更に強化される。

【0051】

対応する制御によって、通常、電源の起動回路によってゼロ点のすぐ後に開始する、各周期における導通期間、即ち、少なくとも1つの照明ユニットに電力が伝達される時間が、より大きい位相角に向かってシフトされる。したがって、本実施形態は、アプリケーションに応じて、各周期において、導通期間を自由に位置決めすることができる。

20

【0052】

最も好適には、パルス制御器は、各周期における導通期間が、ピーク電圧、即ち、エンベロープ成分又は一次側電圧のそれぞれのピークの周りに中心が合わされるようにスイッチングデバイス及びパルス発生器を制御する。本実施形態は、導通期間を、例えば2つの続いたゼロ点の間で中心が合わされて、各周期に対して実質的に左右対称である。したがって、本実施形態は、導通期間が、各周期において、提供される一次側電圧が最大である時間に設定されるため、高い効率及び力率を可能にする。

30

【0053】

上記に代えて又は加えて、パルス制御器は、複数のオフ間隔が提供され、続いたオフ間隔の間に、少なくとも1つのトリガパルスが生成されるように、スイッチングデバイス及びパルス発生器を制御してもよい。本実施形態によれば、通常、短いオフ間隔が使用され、これらのオフ間隔は、対応するトリガパルスとインタレースされる。したがって、1つ以上の照明ユニットへの電流のフローは、エンベロープ成分の周期にわたって、即ち、上述したように、一次側交流電圧の半周期にわたって、分配、即ち、「分散」される。したがって、対応する動作は、更に向上された調光可能性を提供する「バーストモード」をもたらす。オフ間隔の周波数は、例えば100Hz~40kHzの間のより高い周波数に選択される。最も好適には、動作の周波数又はデューティサイクル、即ち、負荷のオンタイムと負荷のオフタイムとの比は、以下に更に説明される通り、負荷、即ち、1つ以上の照明ユニットの負荷情報に依存して、設定される。

40

【0054】

上述の「バーストモード」動作の場合、トリガパルスの投入の前に、スイッチングレギュレータの発振がフェードアウトしていることが好適である。

【0055】

一般的に、複数のトリガパルスのうちのいくつか又はすべては同じ極性を有してよいが、更なる好適な実施形態によれば、パルス発生器は、少なくとも、順極性を有する第1のトリガパルスと、逆極性を有する第2のトリガパルスとを提供する。したがって、パルス発生器は、少なくとも、第1及び第2のトリガパルスを提供することができ、入力部の端

50

子に供給される第2のトリガパルスの極性は、第1のトリガパルスの逆である。

【0056】

パルス発生器は、任意の適切な手段によって、第1及び第2のトリガパルスを生成する。好適には、パルス発生器は、少なくとも、第1及び第2のスイッチ可能なエネルギー蓄積デバイスを含む。当該エネルギー蓄積デバイスは、第1及び第2のトリガパルスを提供するために、例えば互いに並列に、かつ、互いに対向して接続される。

【0057】

本実施形態は、電源の自励発振動作の再開を容易にする。自励発振電源の特定のセットアップに依存して、トリガパルスの極性が、動作電圧の高周波成分の瞬時極性又は位相に対応することが有益である。したがって、回路装置は更に、入力部及びパルス制御器に接続され、動作電圧の高周波成分の位相を決定する位相検出器を含むことが好適である。位相制御器は、トリガパルスが当該高周波成分と同調しているようにパルス発生器を制御する。これに代えて又は加えて、パルス制御器は、交互の極性を有する複数のパルスを生成する。

【0058】

本発明の別の好適な実施形態では、パルス制御器は、少なくとも1つ以上の低出力照明ユニットの負荷情報を決定し、当該負荷情報に依存して、パルス生成器を制御する。

【0059】

本実施形態は、例えば少なくとも1つの低出力照明ユニットの電力消費量に応じて、回路装置の制御を更に向上させる。本実施形態のコンテキストでは、「負荷情報」との用語は、例えば出力部において決定される少なくとも1つの低出力照明ユニットの電力及び/若しくは電流消費量、並びに/又は少なくとも1つの低出力照明ユニットによって生成される流束を指す。

【0060】

後者の場合、パルス制御器は、例えば動作中の少なくとも1つの低出力照明ユニットの光束が適宜決定されるように、光検出器に接続されてもよい。

【0061】

本実施形態によれば、パルス制御器は、負荷情報に依存してパルス発生器を制御する。例えばパルス制御器は、負荷情報に依存して、エンベロープの周期毎のパルス数、即ち、パルス周波数を決定する。低出力照明ユニットが調光状態にあるときといった比較的低い負荷の場合、電源の自励発振動作を維持するために、パルス周波数は適宜高く選択される。

【0062】

本発明の回路装置は、当然ながら、更なる構成要素、例えば出力部に接続される少なくとも1つの低出力照明ユニットに提供される電流及び/又は電圧を制御するドライバユニットを含んでもよい。

【0063】

更に、出力部は、実質的に一定の電流を提供する緩衝増幅器を含んでもよい。緩衝増幅器は、特に低出力照明ユニットが、LEDが使用される場合といったように電流の変動に敏感である場合に、動作を高める。これに加えて又は代えて、ドライバユニットは、調光動作に適応される、即ち、例えば外部調光信号によって提供される所望の調光レベルに応じて少なくとも1つの低出力照明ユニットに提供される電流を制御する。

【0064】

好適には、回路装置は、入力部に接続され、パルス発生器と並列に装置される整流器回路を含む。整流器をパルス発生器と並列に配置することによって、特に、相対する極性を有する第1及び第2のトリガパルスが提供される必要がある場合に、自励発振電源への少なくとも1つのトリガパルスの投入が容易にされる。

【0065】

本発明の第2の態様によれば、上述の回路装置と少なくとも1つのLEDユニットとを有するLEDランプが提供される。当該LEDランプでは、少なくとも1つのLEDユニ

10

20

30

40

50

ットは、当該回路装置の出力部に接続される。上述の回路装置及び少なくとも1つのLEDユニットは、例えば最も小型のセットアップを提供するために共通のランプ筐体内に互いに一体に形成されることが好適である。

【0066】

本発明の更なる態様では、例えば自励発振電源である電源と、上述の1つ以上のLEDランプとを含む、照明システムが提供される。

【0067】

最後に、本発明の更なる態様では、回路装置を用いて少なくとも1つの低出力照明ユニットを動作させる方法が提供される。当該回路装置は、少なくとも、電源から動作電圧を受け取る入力部と、1つ以上の低出力照明ユニットへの接続のための出力部と、当該入力部に接続されるパルス発生器とを含む。ここで、少なくとも1つのトリガパルスが、動作中に、電源に投入される。

【0068】

なお、本発明の上述した追加の態様を参照するに、回路装置、照明ユニット及び電源は、本発明の主要な態様を参照して上述された好適な実施形態のうちの1つ以上の実施形態に応じて適応される。

【図面の簡単な説明】

【0069】

本発明のこれらの及び他の態様は、添付図面を参照することにより以下に詳細に述べられる。

【0070】

【図1】図1は、自励発振電源に接続された本発明による回路装置及びLEDユニットを有するLEDランプの一実施形態を示す。

【図2】図2は、自励発振電源の一実施形態を示す。

【図3a】図3aは、概略タイミングチャートで、図2の自励発振電源の動作を示す。

【図3b】図3bは、概略タイミングチャートで、図2の自励発振電源の動作を示す。

【図4】図4は、典型的な低出力照明ユニットと共に動作される場合の図2の自励発振電源の動作を示す。

【図5a】図5aは、第1の例示的な制御方法による更なるタイミングチャートでの図1のLEDランプの動作を示す。

【図5b】図5bは、第1の例示的な制御方法による更なるタイミングチャートでの図1のLEDランプの動作を示す。

【図6a】図6aは、第2の例示的な制御方法による更なるタイミングチャートでの図1のLEDランプの動作を示す。

【図6b】図6bは、第2の例示的な制御方法による更なるタイミングチャートでの図1のLEDランプの動作を示す。

【発明を実施するための形態】

【0071】

図1は、自励発振型の電子スイッチモード電源（以下、自励発振電源4と呼ぶ）に接続されたLEDランプ1を含む照明システムの一実施形態を示す。電源4は、典型的なハ口ゲン照明システムの12Vの電源に相当し、主電源7に接続されるので、その一次側で、110/230Vの（正弦波）交流電圧27を受け取る。電源4は、LEDランプ1に接続されたその二次側端子10において、12VのRMSの動作電圧を提供する。

【0072】

LEDランプ1は、本実施形態では直列接続された4つの高出力半導体発光ダイオード（図示せず）が具備されるLEDユニット2を含む。各高出力半導体発光ダイオードは、公称動作条件下で101mを上回る光束を提供する。LEDランプ1は更に、動作中、LEDユニット2に給電する回路装置3を含む。したがって、図示されるように、LEDランプ1の回路装置3の入力部12は、自励発振電源4の二次側端子10に接続される。

【0073】

10

20

30

40

50

本実施形態の入力部 12 は、LED ランプ 1 の筐体 ( 図示せず ) と一体に形成され、GU5.3 型ソケットコネクタを含む。LED ユニット 2 に給電するために、出力部 11 が整流器 26 を介して入力部 12 に接続される。出力部 11 は、LED ユニット 2 に定電流を提供するために、ドライバユニット及び緩衝増幅器 ( 共に図示せず ) と一体に形成される。更に、出力部 11 は、LED ユニット 2、ドライバユニット及び緩衝増幅器を、電源から一時的に切断するためのスイッチングデバイス 29 を含む。本実施例のスイッチングデバイス 29 は、MOSFET である。

#### 【0074】

LED ユニット 2 に給電することに加えて、回路装置 3 は、トリガパルス 40 a、40 b を、自励発振電源 4 に、その二次側端子 10 を介して投入させる。したがって、回路装置 3 は、パルス制御器 18 によって制御されるパルス発生器 17 を含む。電源 4 の出力端子 10 へのトリガパルス 40 a、40 b の投入、即ち、短い電流パルスの提供は、LED ユニット 2 といった比較的低い負荷と共に、典型的な自励発振電源 4 を用いた場合に、動作の安定性を高める。

#### 【0075】

パルス制御器 18 は、パルス発生器 17 の動作を制御するように適切なプログラミングを有するマイクロプロセッサ ( 図示せず ) を含む。パルス発生器 17 との接続に加えて、パルス制御器 18 は、スイッチングデバイス 29 の動作を制御し、電流検出器 30 を使用して LED ユニット 2 の瞬時負荷を求めるために、出力部 11 に接続される。これにより、トリガパルス 40 a、40 b の正確な位置決めが可能である。更に、パルス制御器 18 は、エンベロープ検出器 19 及び位相検出器 21 に接続される。エンベロープ検出器 19 は、動作電圧 28 のエンベロープ成分の周期情報を決定し、したがって、以下に説明されるように、ゼロ点 20 のタイミングを決定できる。

#### 【0076】

パルス発生器 17 は、電源 4 にトリガパルス 40 a、40 b を投入するための第 1 のコンデンサ 22 及び第 2 のコンデンサ 23 を含む。図 1 から分かるように、2 つのコンデンサ 22、23 は、入力部 12 に対し反対の極性で接続され、したがって、トリガパルスを順及び逆極性で投入できる。パルス制御器 18 によって制御される 2 つのトランジスタ 24 は、関連付けられる第 1 及び第 2 のコンデンサ 22、23 の入力部 12、したがって電源 4 との接続を切り替えるように設けられる。抵抗器 31 は、トランジスタ 24 の逆ポロダイオードを使用して、トランジスタ 24 が開放位置にあるときに、コンデンサ 22、23 を充電させる。

#### 【0077】

なお、対応する自励発振電源 4 は当技術分野において知られているが、図 2 には、その動作を明確にするために、典型的なハーフブリッジ自励発振電源 4 の一実施形態が示される。上述の通り、自励発振電源 4 は、スイッチモード電源であり、その入力部側にあるフルブリッジ整流器と、電圧  $U_z$  を有するフィルタコンデンサ  $C_1$  と、 $R_1$  及び  $C_2$  からなる起動回路とを含む。トランジスタハーフブリッジが、フリーホイーリングダイオード  $D_1$ 、 $D_2$  と共に、 $T_1$  及び  $T_2$  によって形成される。更に、電源 4 は、電流トランス  $CT$  と、安定器インダクタ  $L_r$  と、共振点火コンデンサ  $C_r$  と、電流シャント抵抗器  $R_2$ 、 $R_3$  と、 $C_3$  及び  $C_4$  によって形成される容量性分圧器とを含む。

#### 【0078】

正常動作中、トランジスタハーフブリッジは、電流トランス  $CT$  によって駆動される。トランジスタ  $T_1$  における電流は、インダクタ  $L_r$  を流れるインダクタ電流  $i_L$  が、結果として得られる  $T_1$  のベース・エミッタ電圧が必要電流を駆動するには低過ぎる電圧に到達するまで、 $CT$  の正のフィードバックによって導通し続ける。このレベルは、 $CT$  出力電圧と、 $R_2$  を介する負の電圧フィードバックとによって定義される。当該瞬間において、 $CT$  出力電圧は、極性を反転し、トランジスタ  $T_1$  をオフにし、ここでも、電流  $i_L$  がその所定の負のピークに到達するまで、トランジスタ  $T_2$  をオンにする。

#### 【0079】

10

20

30

40

50

R 1 及び C 2 は、起動回路である。電源オン時、C 2 の両端間の電圧は、ダイアック D 4 がその降伏電圧に到達するまで増大し、トランジスタ T 2 をオンにする。動作中の再トリガリングは、トランジスタ T 2 及びダイオード D 3 を介して C 2 を定期的に放電することによって阻止される。起動を向上させるために、抵抗器 R b が使用される。

【 0 0 8 0 】

コンデンサ C r は、主に、蛍光灯を動作かつ点火させるものであり、LED ユニット 2 と共に電源 4 を動作させる場合には不要である。

【 0 0 8 1 】

図 3 a 及び図 3 b に、スイッチモード電源 4 の動作が示される。図 3 a は、一次側交流電圧 2 7 のタイミングチャートを示し、電圧 2 7 のゼロ交差 2 0 が、破線で示される。図 3 b では、自励発振電源 4 の二次側端子 1 0 における動作電圧 2 8 が示される。図 3 b から分かるように、トランジスタ T 1 及び T 2 のスイッチング挙動によって、動作電圧は、例えば 5 0 k H z の周波数において、高周波数振動を示す。高周波振動は、整流された正弦波によって振幅変調され、即ち、整流された一次側交流電圧 2 7 に相当する。電源 4 の二次側端子 1 0 における動作電圧 2 8 は、したがって、高周波成分と、低周波数、本実施形態では、主電源周波数、即ち、5 0 / 6 0 H z におけるエンベロープ成分とを示す。なお、図 3 b は、明確にするために、単純な形式の高周波成分のみを示す。図 3 b から分かるように、動作電圧 2 8 は、一次側交流電圧 2 7 のゼロ交差 2 0 に対応する「ゼロ点」2 0 を示す。図 3 b は、最適条件下、即ち、典型的なハロゲンランプが接続された状態の電源 4 の動作電圧 2 8 を示す。ここでは、振動は、各ゼロ交差 2 0 において、電源 4 の起動回路によって開始され、次のゼロ交差 2 0 まで自続される。

【 0 0 8 2 】

しかし、図 2 に示されるような典型的な自励発振電源 4 が、LED ユニット 2 といった比較的小さい負荷と共に動作されると、振動が早期に、即ち、2 つのゼロ交差 2 0 の間に、消滅する又はフェードアウトすることがある。図 4 のタイミングチャートに、この状況が示される。以下に明らかとなるように、自励発振の早期消滅によって、電力は、電源 4 の二次側端子 1 0 において、交流電圧 2 7 の各半周期、即ち、2 つの連続ゼロ点 2 0 の間における限られた時間の間しか存在しない。これは、接続された LED ユニット 2 に光学的なちらつきと、比較的低い力率をもたらす。

【 0 0 8 3 】

次に、図 5 a 及び図 5 b を参照して、第 1 の例示的な制御方法による図 1 の実施形態の動作が説明される。

【 0 0 8 4 】

上述したように、電源に接続されると、起動回路は、例えば図 4 に示されるように、トランジスタ T 1 及び T 2 の振動を開始する。回路装置 3 のエンベロープ検出器 1 9 が、幾つかの周期について、動作電圧 2 8 を高周波復調し、また、復調された信号をゼロボルトに近い閾値と比較することによって、ゼロ点 2 0 のタイミングを決定する。この段階では、動作は、図 4 のタイミングチャートに対応する。

【 0 0 8 5 】

したがって、エンベロープ検出器 1 9 は、パルス制御器 1 8 に、ゼロ点 2 0 のタイミングに対応する周期情報を提供する。更に、パルス制御器 1 8 は、出力部 / ドライバユニット 1 1 から、LED ユニット 2 の瞬時負荷を受け取る。本実施例では、3 W の比較的低い負荷が（調光された）LED ユニット 2 によって提供される。

【 0 0 8 6 】

パルス制御器 1 8 は、瞬時負荷から、動作電圧 2 8 の各周期、即ち、2 つの続いたゼロ点 2 0 間のトリガパルス 4 0 a、4 0 の数及び位置決めを決定する。次に、パルス制御器 1 8 は、パルス発生器 1 7 のトランジスタ 2 4 のうちの 1 つを動作させて、正のトリガパルス 4 0 b 又は負のトリガパルス 4 0 a を提供する。図 5 a に示されるように、動作電圧 2 8 の第 1 の周期、即ち、一次側交流電圧 2 7 の第 1 の半周期では、負のトリガパルス 4 0 a のパルス列が生成される一方で、第 2 の周期では、正のトリガパルス 4 0 b のパルス

10

20

30

40

50

列が生成される。

【 0 0 8 7 】

更に、パルス制御器 1 8 は、LED ユニット 2 及び出力部 1 1 のドライバユニット / 緩衝増幅器 ( 図示せず ) が、各ゼロ点 2 0 の後、 $20 \sim 100 \mu s$  の間隔の間、電源 4 から切断されるように、出力部 1 1 のスイッチングデバイス 2 9 を制御する。したがって、起動回路によって開始される、電源 4 のスイッチングレギュレータ、即ち、T 1 及び T 2 によって形成されるハーフブリッジの振動は、素早くフェードアウトし、したがって、より高いパルス周波数が可能である。

【 0 0 8 8 】

図 5 b は、自励発振電源 4 の対応する結果として得られる動作電圧 2 8 を示す。図から分かるように、電源 4 の起動回路によって開始される振動は、ほぼ瞬時にフェードアウトする。次に、振動は、トリガパルス 4 0 a、4 0 b のそれぞれが、回路装置 3 によって電源 4 に投入された後に、再開される。二次側端子 1 0 における、電源 4 へのトリガパルス 4 0 a、4 0 b の投入は、誘導結合によって、電流トランス C T の一次側における対応電圧をもたらす、したがって、トランジスタ T 1 及び T 2 における対応する電圧をもたらす。したがって、自励発振が再開される。

10

【 0 0 8 9 】

図 5 b を図 4 と比較すると、導通期間又は時間、即ち、電力が電源 4 によって負荷、即ち、LED ユニット 2 に転送される各周期における時間が対応して増加されることが分かる。したがって、回路装置 3 の制御は、少ない負荷しか適用されていない場合でも、自励発振電源 4 の動作を向上させる。

20

【 0 0 9 0 】

更に、導通時間は、特に、位相カット調光器と共に使用される場合に、ランプ 1 の適合性が高められるように各周期においてより均等に分配される。

【 0 0 9 1 】

上述の通り、図示される複数のトリガパルス 4 0 a、4 0 b は、主に、低負荷によって、ある時間の後、自励発振がフェードアウトするので、投入される。しかし、LED ユニット 2 の負荷とは関係なく、各周期における導通時間の上述の分配を提供するために、各トリガパルス、したがって、トリガパルス 4 0 a、4 0 b で交互にされる前に、LED ユニット 2 を切断するように、パルス制御器 1 8 が、スイッチングデバイス 2 9 を制御することも想到できる。

30

【 0 0 9 2 】

図 6 a 及び図 6 b は、第 2 の例示的制御方法による図 1 の実施形態の動作を示す。第 2 の制御方法による動作は、図 5 a 及び図 5 b を参照して上述した動作に対応するが、ここでは、パルス制御器 1 8 は、図 6 a から分かるように、動作電圧 2 8 の各周期において単一のトリガパルス 4 0 a、4 0 b を提供するようにパルス発生器 1 7 を動作させる。

【 0 0 9 3 】

本実施例によるパルス制御器 1 8 は、ここでは、2 つのゼロ点 2 0 の間で左右対称に位置決めされる上述の導通期間の間のみ、電力が、LED ユニット 2 に伝達されるように、対応するトリガパルス 4 0 a、4 0 b を投入する。これを可能とするために、パルス制御器 1 8 は、導通期間の時間と各ゼロ点 2 0 に対するトリガパルス 4 0 a、4 0 b の位置決めとを決定するために、出力部 / ドライバユニット 1 1 における LED ユニット 2 の瞬時負荷を決定する。幾つかの周期後、パルス制御器 1 8 は、導通期間の始まりにおけるエンベロープ成分の電圧  $V_s$  を、導通期間の終わりにおけるエンベロープ成分の電圧  $V_e$  と比較する。導通期間の左右対称な位置決めは、 $V_s = V_e$  のときに到達される。 $V_s > V_e$  の場合、パルス制御器 1 8 は、後続の周期におけるゼロ点 2 0 とトリガパルス 4 0 a、4 0 b の投入との間の遅延を減少させる。 $V_s < V_e$  の対応するもう一方の場合では、遅延は増加させる。

40

【 0 0 9 4 】

上述の通り、パルス制御器 1 8 は、LED ユニット 2 及び出力部 1 1 のドライバユニッ

50

トノ緩衝増幅器（図示せず）が、各ゼロ点20の後、1～1.5msの間隔の間、電源4から切断されるように、出力部11のスイッチングデバイス29を更に制御する。したがって、電源4の起動回路によって開始された振動は、ほぼ瞬時にフェードする。

【0095】

したがって、LEDユニット2は、動作電圧27が最大電圧を提供するとき、即ち、ピーク電圧の間に、給電される。参考までに、動作電圧27は、図6bにおいて、点線で示される。したがって、本実施形態は、特に非調節可能なタイプの電源4との使用のために、LEDユニット2に提供される高電圧によって力率が高められる。

【0096】

開示された実施形態に対する変更は、図面、開示内容及び従属請求項の検討から、クレームされる発明を実施する際に、当業者によって理解かつ実現されよう。例えば、本発明を、

10

入力部12が、GU5.3型ソケットコネクタではなく、異なるタイプのソケットコネクタを含み、

パルス制御器18が、マイクロコントローラではなく、少なくともNE555を含み、

出力部11が、緩衝増幅器及びノ又はLEDドライバユニットを含み、スイッチングデバイス29が当該緩衝増幅器及びノ又はLEDドライバユニットと一体に形成され、及びノ又は、

スイッチングデバイス29が当該入力部12と一体に形成されるか又は入力部12と出力部11との間の別個の構成要素として形成される実施形態において動作させることも想到可能である。

20

【0097】

請求項において、「含む」との用語は、他の要素又はステップを排除するものではなく、また、「a」又は「an」との不定冠詞も、複数形を排除するものではない。特定の手段が相互に異なる従属請求項に記載されるからといって、これらの手段の組み合わせを有利に使用することができないことを示すものではない。請求項における任意の参照符号は、範囲を限定するものと解釈されるべきではない。

【 図 1 】

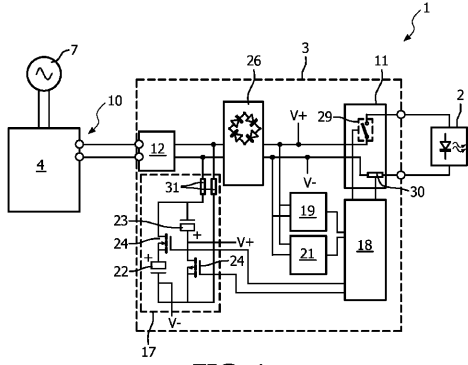


FIG. 1

【 図 2 】

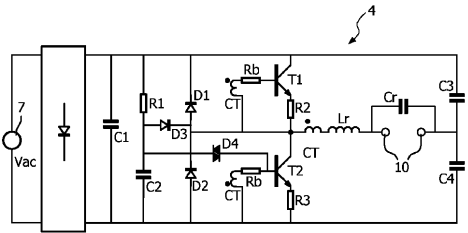


FIG. 2

【 図 3 a - 3 b 】

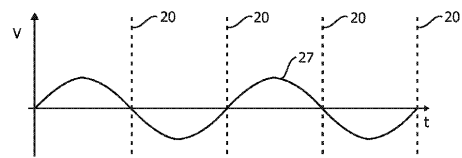


FIG. 3a

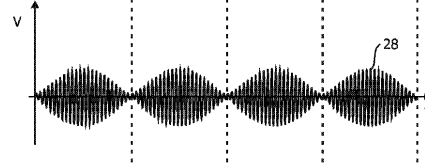


FIG. 3b

【 図 4 - 5 b 】

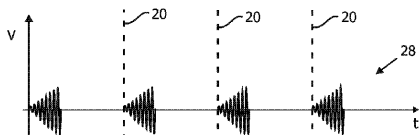


FIG. 4

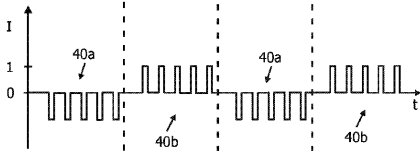


FIG. 5a

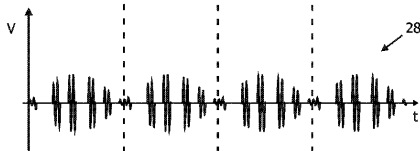


FIG. 5b

【 図 6 a - 6 b 】

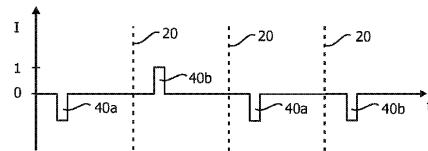


FIG. 6a

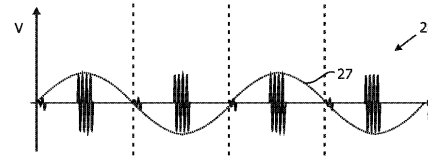


FIG. 6b

## 【 国際調査報告 】

## INTERNATIONAL SEARCH REPORT

International application No

PCT/IB2012/055728

<b>A. CLASSIFICATION OF SUBJECT MATTER</b> INV. H05B33/08 ADD.		
According to International Patent Classification (IPC) or to both national classification and IPC		
<b>B. FIELDS SEARCHED</b> Minimum documentation searched (classification system followed by classification symbols) H05B H02M		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) EPO-Internal, WPI Data		
<b>C. DOCUMENTS CONSIDERED TO BE RELEVANT</b>		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X A	EP 2 375 860 A2 (PANASONIC ELEC WORKS CO LTD [JP]) 12 October 2011 (2011-10-12) abstract; figures 2, 4, 7-12 column 1, paragraph 1 column 2, paragraph 8 - column 3, paragraph 18 column 4, paragraph 21-25 column 5, paragraph 27 - column 6, paragraph 29 column 6, paragraph 32 - column 7, paragraph 34 column 7, paragraph 38 - column 8, paragraph 39 column 9, paragraph 48 - column 11, paragraph 55 column 13, paragraph 69 - column 14, paragraph 71 column 16, paragraph 86 - column 21, paragraph 113 -/--	1-4,8-15 5-7
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C.		<input checked="" type="checkbox"/> See patent family annex.
* Special categories of cited documents : "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family		
Date of the actual completion of the international search 12 February 2013		Date of mailing of the international search report 19/02/2013
Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Fax: (+31-70) 340-3016		Authorized officer Brosa, Anna-Maria

1

**INTERNATIONAL SEARCH REPORT**

International application No  
PCT/IB2012/055728

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	----- EP 2 242 336 A1 (OSRAM GMBH [DE]; OSRAM SPA [IT]) 20 October 2010 (2010-10-20) abstract; figure 2 column 1, paragraphs 1, 2 column 3, paragraph 24 - column 4, paragraph 32	1-15
A	----- US 5 083 255 A (NILSSEN OLE K [US]) 21 January 1992 (1992-01-21) abstract; figures 1, 2 column 1, lines 13-15 column 2, lines 3-60 -----	1-15

**INTERNATIONAL SEARCH REPORT**

Information on patent family members

International application No

PCT/IB2012/055728

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP 2375860	A2	CN 102291870 A	21-12-2011
		EP 2375860 A2	12-10-2011
		JP 2011222320 A	04-11-2011
		US 2011248637 A1	13-10-2011
-----			
EP 2242336	A1	CN 101861011 A	13-10-2010
		EP 2242336 A1	20-10-2010
		KR 20100110281 A	12-10-2010
-----			
US 5083255	A	NONE	
-----			

## フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC

(72)発明者 アーランダ クマー

オランダ国 5 6 5 6 アーエー アインドーフェン ハイ テック キャンパス 4 4 フィリップス アイピー アンド エス

Fターム(参考) 3K273 AA09 BA03 BA25 BA29 CA02 CA12 EA06 EA14 EA24 EA31

FA13 FA14 FA33 FA38 GA03 GA12 GA16 HA16