

(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 677 830 B1

(12)

EUROPÄISCHE PATENTSCHRIFT

(45) Veröffentlichungstag und Bekanntmachung des
Hinweises auf die Patenterteilung:
08.07.1998 Patentblatt 1998/28

(51) Int Cl.⁶: **G08B 25/06**

(21) Anmeldenummer: **95104988.1**

(22) Anmeldetag: **04.04.1995**

(54) **Überwachungseinrichtung**

Monitoring apparatus

Appareil de surveillance

(84) Benannte Vertragsstaaten:
DE FR GB IT SE

(30) Priorität: **13.04.1994 DE 4412653**

(43) Veröffentlichungstag der Anmeldung:
18.10.1995 Patentblatt 1995/42

(73) Patentinhaber: **K.A. SCHMERSAL GmbH & Co.**
D-42279 Wuppertal (DE)

(72) Erfinder: **Hoepken, Hermann**
D-45549 Sprockhövel (DE)

(74) Vertreter: **Röhl, Wolf Horst, Dipl.-Phys., Dr.**
Rethelstrasse 123
40237 Düsseldorf (DE)

(56) Entgegenhaltungen:
EP-A- 0 102 229 WO-A-87/03405
DE-U- 9 105 529 US-A- 4 142 219
US-A- 4 203 096 US-A- 4 573 041

- **1989 INTERNATIONAL CARNAHAN
CONFERENCE ON SECURITY TECHNOLOGY,
3.Oktober 1989 - 5.Oktober 1989 ZÜRICH, CH.,
Seiten 267-269, XP 000089329 VALLE-ALARCON
ET AL. 'A flexible protocol communications
approach for a supervisory system'**

EP 0 677 830 B1

Anmerkung: Innerhalb von neun Monaten nach der Bekanntmachung des Hinweises auf die Erteilung des europäischen Patents kann jedermann beim Europäischen Patentamt gegen das erteilte europäische Patent Einspruch einlegen. Der Einspruch ist schriftlich einzureichen und zu begründen. Er gilt erst als eingelegt, wenn die Einspruchsgebühr entrichtet worden ist. (Art. 99(1) Europäisches Patentübereinkommen).

Beschreibung

Die Erfindung betrifft eine Überwachungseinrichtung für eine zu sichernde Einrichtung mit einer Vielzahl von Sensoren mit analogen oder digitalen Schaltzuständen, die an eine Auswerteschaltung angeschlossen sind, die ein Schaltsignal in Abhängigkeit von den Schaltzuständen der Sensoren erzeugt.

Überwachungseinrichtungen für zu sichernde Einrichtungen wie für Maschinen, Anlagen od.dgl., die eine Reihe von Türen oder sonstigen zu öffnenden Zugängen aufweisen, bei deren Öffnen oder Erreichen das momentane Abstellen der Maschine oder Anlage etwa aus Gefährdungsgründen gefordert wird, weisen an jedem zu öffnenden Zugang mindestens einen Sensor, etwa einen mechanisch-elektrischen Sicherheitsschalter, eine Lichtschranke od.dgl., auf, dessen Ausgänge mit einer Auswerteschaltung gekoppelt sind, die seinerseits ein Ausgangssignal etwa zum Stillsetzen der Maschine oder Anlage erzeugt, wenn an mindestens einem Sensor ein Gefahr anzeigender Schaltzustand festgestellt wird. Jeder Sensor kann betätigt, unbetätigt oder defekt sein. Um seinen Zustand gezielt festzustellen, muß jedes Kontaktpaar im Sensor einzeln ausgewertet werden, was mindestens drei Adern erfordert.

So ist eine mit hintereinandergeschalteten Lichtschranken arbeitende Überwachungseinrichtung bekannt, bei der die Auswerteschaltung zwei Schaltrelais betätigende Mikroprozessoren umfaßt, die jeweils mit den Empfangsdioden der Lichtschranken über entsprechende Kanäle sowie untereinander gekoppelt sind, wobei letzteres dazu dient, daß sich die Mikroprozessoren gegenseitig aus Redundanzgründen überwachen. Die Stromversorgung der einzelnen Bauteile erfolgt über entsprechende Zuleitungen. Hierbei ergibt sich ein erheblicher Verdrahtungsaufwand durch Verwendung spezieller, zur Vermeidung von Störungen abgeschirmter Leitungen. Ein Selbsttest der Sensoren ist hierbei nicht vorgesehen.

Aufgabe der Erfindung ist es, eine Überwachungseinrichtung der eingangs genannten Art zu schaffen, die zu einer Verminderung und Vereinfachung des Verdrahtungsaufwands und einer Verbesserung der Sicherheit führt.

Diese Aufgabe wird dadurch gelöst, daß die Sensoren über einen Zweidraht-Bus, der an ein Netzteil angeschlossen die Energieversorgung der Überwachungseinrichtung vornimmt, jeweils mit wechselnden Signalen zur Abgabe entsprechend wechselnder Sensorsignale stimulierbar sind, wobei die Datenübertragung durch Taktung der Betriebsspannung, die an aktiven Busanschlüssen jeweils über eine Pufferschaltung aufrechterhalten wird, erfolgt.

Für die angestrebte sichere Auswertung kommt es darauf an, daß die Energieversorgung über den Zweidraht-Bus erfolgt und zugleich eine dynamische Erfassung der Schaltzustände vorgenommen wird. Der so gebildete "Sicherheitsbus" hat keine Signalverarbeitung

im Sensorelement dergestalt, daß dort eine Vorauswertung stattfinden würde. Dies würde bei einer einkanaligen Auslegung des Prozessors, wie sie hier verwendet wird, Redundanzprobleme ergeben. Vielmehr werden ambivalente Schaltsignale aufbereitet und Zustandsinformationen von Schaltgruppen übertragen. Außerdem wird der jeweilige Schalter durch ambivalente Schaltsignale über den Zweidraht-Bus stimuliert.

Durch die Verwendung eines Zweidraht-Bus, der nur einfache Drähte und keine Spezialkabel oder Sonderverlegung benötigt, wird nicht nur der Verdrahtungsaufwand vermindert und vereinfacht, es erfolgt auch, wie bereits erwähnt, die Stromversorgung der einzelnen Komponenten über den Zweidraht-Bus, über den die Sensoren mit wechselnden Signalen zyklisch stimuliert werden, um entsprechend wechselnde Sensorsignale abzugeben, die einem Selbsttest unterworfen werden, wodurch die Sicherheit der Überwachungseinrichtung erheblich erhöht wird. Die Sensoren können ein- oder mehrkanalig ausgelegt sein. Zur Datenübertragung sind nur sehr geringe Ströme notwendig, so daß keine Leistungsschalter benötigt werden. Es werden nicht nur die einzelnen Komponenten der Überwachungseinrichtung, sondern auch deren Verdrahtung fehlerüberwacht.

Die Datenübertragung über den Zweidraht-Bus erfolgt durch Taktung der Betriebsspannung, die an aktiven Busanschlüssen über eine Pufferschaltung aufrechterhalten werden kann. Der Datenstrom kann als Telegramm decodiert und ausgewertet werden. Die Auswerteschaltung kann ein Freigabesignal erhalten, sobald die Betriebsspannung der Pufferschaltung einen Schwellwert übersteigt. Zeitverzögert kann daraus ein Startsignal für die Auswerteschaltung generiert werden.

Die Auswerteschaltung antwortet in einem festen Zeitraster auf eine korrekte Telegrammstruktur durch Taktung des Zweidraht-Bus. Hierzu kann durch eine kurzschlußfeste Schaltung die Betriebsspannung des Bus über einen Widerstand für eine durch die Übertragungsgeschwindigkeit festgelegte Maximalzeit praktisch kurzgeschlossen werden.

Weitere Ausgestaltungen der Erfindung sind der nachfolgenden Beschreibung und den Unteransprüchen zu entnehmen.

Die Erfindung wird nachstehend anhand eines in den beigefügten Abbildungen dargestellten Ausführungsbeispiels näher erläutert.

Fig. 1 zeigt schematisch ein Blockschaltbild einer Überwachungseinrichtung.

Fig. 2 zeigt ein Blockschaltbild einer Busanschlussschaltung für die Überwachungseinrichtung nach Fig. 1.

Die dargestellte Überwachungseinrichtung umfaßt eine Vielzahl von Sensoren 1 mit analogen oder digitalen Schaltzuständen. Hierbei kann es sich beispielsweise - wie dargestellt - um ein mechanisch-elektrisches Schaltelement umfassend einen Öffner 1a und einen Schließer 1b, die gemeinsam betätigbar sind, handeln. Die Sensoren 1 können an Türen, Klappen, Durchgängen

gen od.dgl. an einer zu sichernden Einrichtung wie einer Maschine, Anlage od.dgl. angebracht sein, so daß bei einem Öffnen der Tür, Klappe od.dgl. der Sensor 1 betätigt, d.h. im dargestellten Fall gleichzeitig der Öffner 1a geöffnet und der Schließer 1b geschlossen wird, d.h. daß sich der digitale Schaltzustand des Sensors 1 hierdurch ändert. Stattdessen können aber auch Sensoren 1 mit analogen Schaltzuständen, so auch elektronische Geber wie u.a. solche mit Kodierfunktion in Form von kodierten "TAGs", gegebenenfalls gemischt mit solchen mit analogen Schaltzuständen vorhanden sein.

Zu jeden Sensor 1 gehört ein Taktgeber (Watchdog) umfassender Sensorprozessor 2, der einerseits über eine Busanschnaitung 3 mit einem Zweidraht-Bus 4 und andererseits mit einem nichtflüchtigen Speicher 5, einem E²PROM, verbunden ist. Der Zweidraht-Bus 4 kann aus normalen, nicht abgeschirmten Drähten hergestellt sein und eine baum- und/ oder sternförmige Struktur aufweisen. Ein Draht des Zweidraht-Bus 4, z. B. der negative, ist galvanisch mit Maschinenerde verbindbar, während der andere Draht Energie und Signale überträgt, wobei die Übertragung von Signalen durch Taktung der Betriebsspannung erfolgt.

Sämtliche Sensoren 1 sind über den Zweidraht-Bus 4 mit einer Auswerteschaltung verbunden, die im dargestellten Ausführungsbeispiel zwei vorzugsweise diversitäre Auswerteprozessoren 6', 6" umfaßt, die mit dem Zweidraht-Bus 4 ebenfalls über jeweils eine Busanschnaitung 3 sowie untereinander kommunizierend verbunden sind. Die jeweils einen Taktgeber (Watchdog) umfassenden Auswerteprozessoren 6', 6" können beispielsweise mit je einem Eingang von zwei Relais 7', 7" verbunden sein. Außerdem gehört zu jedem Auswerteprozessor 6', 6" ein nichtflüchtiger Speicher 8, ein E²PROM. Die Speicher 8 beinhalten jeweils die Anzahl von vorhandenen, zu überwachenden Sensoren 1.

Der Zweidraht-Bus 4 ist an ein irgendwo untergebrachtes Busnetzteil 9, eine Konstantstromquelle (z.B. 24 V Gleichstrom) angeschlossen. Die einzelnen Bauteile der Überwachungseinrichtung werden über den Zweidraht-Bus 4 mit Energie versorgt. Zu diesem Zweck sind die Busanschnaitungen 3 entsprechend ausgelegt (vgl. auch Fig. 2 und nachfolgende Beschreibung hiervon). Durch einen hohen Innenwiderstand des Busnetzteils 9 wird bei der Datenübertragung ein Kurzschluß vermieden.

Außerdem kann der Zweidraht-Bus 4 über ein Interface 10 mit einem PC und/oder einer speicherprogrammierbaren Steuerung verbunden sein. Letztere kann dazu verwendet werden, die Speicher 5, 8 mit den notwendigen Angaben, wie auch gegebenenfalls mit eigener Ckecksumme, zu versehen. Dies ist beispielsweise durch ein einfaches ASCII-Protokoll möglich. Beim Netzeinschalten werden diese Daten aus den Speichern 5, 8 gelesen und mit der Checksumme verglichen sowie in die Speicher der Prozessoren 6', 6" geladen.

Wenn einer der Auswerteprozessoren, etwa 6', den Zweidraht-Bus 4 zum Erreichen eines bestimmten Sen-

sors 1 stimuliert, indem Adresse, Funktion und Prüfwort (beispielsweise eine Checksumme) für einen Sensor 1 als Telegramm auf den Zweidraht-Bus 4 gegeben werden, d.h. daß auf dem Zweidraht-Bus 4 getaktet Pulse erscheinen, die beispielsweise zwischen 5 und 20 V schwanken, werden diese an alle Sensorprozessoren 2 übertragen. Außerdem belauscht hierbei der andere Auswerteprozessor, in diesem Fall 6", den sendenden Auswerteprozessor 6', um dessen Signal und damit seine Funktion zwecks Redundanz zu überprüfen.

Jeder Sensorprozessor 2 überprüft die Adresse, indem er den Inhalt seines zugehörigen Speichers 5 mit der gesendeten Adresse vergleicht. Der adressierte Sensorprozessor 2 gibt beispielsweise, wie in Fig. 1 angegeben, entsprechend der übermittelten Funktion 1010 an seinen beiden zum Sensor 1 führenden Ausgängen ein Signal S bzw. $\bar{S}$ ab. Bei geöffnetem Öffner 1a und geschlossenem Schließer 1b (dies sei der unbetätigte Zustand des Sensors 1) bleiben S und $\bar{S}$ unverändert und erscheinen als solche wieder an den vom Sensor 1 kommenden Eingängen des Sensorprozessors 2, d.h. die Antwort ist ebenfalls 1010.

Wenn der Sensor 1 dagegen betätigt wäre, würde bei der Funktion 1010 als Antwort 1001 erscheinen.

Bei der Funktion 0101 würde diese bei unbetätigtem Sensor 1 bestätigt, bei betätigtem Sensor 1 ergäbe sich aber 0110.

Entsprechend der Antwort kann der Sensorprozessor 2 eine Zustandsanzeige 11 ansteuern, die beispielsweise aus einer roten und einer grünen LED, die entsprechend dem Zustand zum Aufleuchten gebracht werden, besteht.

Die Antwort vom Sensor 1 wird von beiden Auswerteprozessoren 6', 6" ausgewertet, wenn die Funktion nicht mit der Antwort übereinstimmt, wird ein entsprechendes die Relais 7' bzw. 7" schaltendes Signal erzeugt.

Wird der Sensor 1 nicht erreicht, kommt dies einem Timeoutfehler gleich. Bei jeder Datenstörung ergibt sich ein falsches Prüfwort (Checksumme).

Nach jeder Sensorüberprüfung oder nach jedem Überprüfungszyklus wird zwischen Auswerteprozessor 6' und 6" gewechselt.

Zweckmäßigerweise enthalten ein Byte die Adresse und zwei weitere Bytes die Funktion und den Datensatz für den Sensor, während zwei zusätzliche Bytes das Prüfwort enthalten, das die zu übermittelnden Informationen absichert. Bei einer Datenstörung ergibt sich ein falsches Prüfwort. Kommt das Telegramm bereits gestört beim Sensorprozessor 2 an, verweigert dieser die Annahme des Telegramms, so daß die Auswerteschaltung einen Timeoutfehler erkennt. Mehrere derartige Fehler auf dem gleichen Sensor 1 führen zur Störmeldung, da hier mit großer Wahrscheinlichkeit ein Defekt des Sensors 1 vorliegt.

Es ergibt sich somit eine zweikanalige, infolge Selbstdiagnose fehlersichere Überwachungseinrichtung mit einfacher und verminderter Verdrahtung. Ein

Fehler in einem Sensor 1 wird festgestellt, bevor durch Änderung seines Schaltzustandes an der zu sichernden Einrichtung ein gefährlicher Zustand auftreten kann.

Haben mehrere Sensoren 1 durch einen Fehler gleiche Adressen, kommt es bei den Antworten der Sensoren 1 zu Datenüberschneidungen. Da der Zweidraht-Bus 4 aktiv "Low" ist, kann jeder Sensor 1 sein Signal durch ein "Low" auf den Zweidraht-Bus 4 übergeben. Hierbei kommt es auf dem Zweidraht-Bus 4 zu einer logischen NOR-Verknüpfung, so daß die berechnete Checksumme nicht gleich der Checksumme des Telegramms ist. Dieser Fehler führt zur Störmeldung.

Gleiches gilt für unterbrochenen Zweidraht-Bus 4. Erführt zum Timeoutfehler. Ist der Zweidraht-Bus 4 fehlerhafterweise auf "high" geklemmt, erkennt dies die Auswerteschaltung beim ersten Sendeversuch. Diese Störung kann ausgewertet und gemeldet werden.

Ferner ist eine Fehleranalyse etwa durch Mithören am Zweidraht-Bus 4 durch einen daran über das Interface 10 angeschlossenen PC (oder SPS) möglich. Auch kann die von den Auswerteprozessoren 6', 6" vorgenommene Systemdiagnoseanzeige 12 beispielsweise in Form einer roten und einer grünen LED, die entsprechend zum Aufleuchten bringbar sind, erfolgen.

Eine Ausführungsform einer Busanschaltung 3 ist in Fig. 2 dargestellt. Hiernach umfaßt die Busanschaltung einen Spannungsreglerteil 13 mit einem Pufferkondensator 14, der über eine Diode 15 geladen und gegen Entladung gesperrt wird. Letzterer dient zur Speicherung der jeweiligen Ist-Spannung des Zweidraht-Bus 4 an der jeweiligen Busanschaltung 3 (entsprechend der Entfernung vom Busnetzteil 9 ist die Spannung aufgrund des Ohm'schen Widerstands entsprechend abgefallen). Während der Signalübermittlung, die durch entsprechenden Spannungsabfall gegenüber der Busspannung stattfindet, sichert der Pufferkondensator 14 die Stromversorgung für den zugehörigen Sensorprozessor 2, Sensor 1 und Speicher 5 bzw. den zugehörigen Auswerteprozessor 5', 6" und Speicher 8.

Ferner umfaßt die Busanschaltung 3 einen Busempfängerteil 16 mit einem Komparator 17 und einer Spannungsteilerschaltung 18. Die Spannungsteilerschaltung 18 teilt und insbesondere halbiert mittels Widerständen 19, 20 die gespeicherte Ist-Busspannung als Vergleichsspannung für den Komparator 17, so daß der Komparator 17 innerhalb eines praktikablen erlaubten Bereichs arbeiten kann, d.h. es ergibt sich eine dynamische Schaltschwelle entsprechend der jeweils vorliegenden Ist-Busspannung, d.h. wenn die Ist-Busspannung an der jeweiligen Busanschaltung 3 abfällt, läuft die Triggerschwelle des Komparators 17 der Ist-Busspannung auf der Hälfte hinterher. Das angelegte Signal wird ebenfalls mittels Widerständen 21, 22 geteilt, und zwar in einem Verhältnis größer als die Teilung durch die Widerstände 19, 20, z.B. gedreiviertelt, so daß die 3/4-Busspannung entsprechend "high" sicher über und die 3/4-Spannung entsprechend "low" (die low-Spannung geht nicht auf Null, sondern beispielsweise wegen

des Ohm'schen Leitungswiderstands nur auf etwa 4 bis 5V zurück) sicher unter der Triggerschwelle liegen.

Außerdem umfaßt die Busanschaltung 3 ein Sensorteil 23 mit einem L²MOSFET-Transistor 24, an dessen Gate das Signal vom Sensorprozessor 2 bzw. vom Auswerteprozessor 6', 6" über einen Widerstand 29 angelegt wird, so daß dieser entsprechend dem Signal leitend bzw. nichtleitend ist und somit als Schalter dient. Der Transistor 24 ist über parallele, mit seinem Source nach Ground verbundene Widerstände 25, 26 stromüberwacht, die über einen Widerstand 27 mit dem Gate eines mit seiner Anode mit dem Gate des Transistors 24 verbundenen Thyristors 28 verbunden sind. Wenn der Strom durch den Transistor 24 zu hoch wird, fällt eine proportionale Spannung an den Widerständen 25 und 26 ab, so daß über den Widerstand 27 der Triggerpegel des Thyristors 28 erreicht wird. Thyristor 28 wird leitend und schaltet Transistor 24 über den Widerstand 29 aus, so daß verhindert wird, daß ein Überstrom auf den Zweidraht-Bus 4 gelangt. Der Thyristor 28 bleibt dann während der gesamten Sendezeit, d.h. während der Zeit, während der ein Bit übertragen wird, leitend.

Ein Widerstand 30, der zwischen dem Eingang des Widerstands 29 und Erde geschaltet ist, verhindert ein Einschalten des Transistors 24 beim Hochlaufen der Busspannung am Kondensator 14 vor dem Anlauf der Prozessoren 2, 6', 6".

Ein Kondensator 31 zwischen dem Gate des Thyristors 28 und Erde verhindert eine Zündung des Thyristors 28 bei kurzzeitigen Störungen (Transientenunterdrückung).

Eine Diode 32 dient dem Verpolschutz und eine Transsildiode 33 dem Überspannungsschutz.

Ein Widerstand 34 begrenzt den Einschaltstrom und den Laststrom des Transistors 24 im Fehlerfall.

Patentansprüche

1. Überwachungseinrichtung für eine zu sichernde Einrichtung mit einer Vielzahl von Sensoren (1) mit analogen oder digitalen Schaltzuständen, die an eine Auswerteschaltung angeschlossen sind, die ein Schaltsignal in Abhängigkeit von den Schaltzuständen der Sensoren (1) erzeugt, dadurch **gekennzeichnet**, daß jedem Sensor (1) eine prozessorgesteuerte Schaltung (2) zur Erfassung seines Schaltzustands zugeordnet ist und die prozessorgesteuerten Schaltungen (2) der Sensoren (1) an einen mit der Auswerteschaltung verbundenen Zweidraht-Bus (4) mit getakteter Datenübertragung angeschlossen sind, wobei die Sensoren (1) über den Zweidraht-Bus (4), der an ein Netzteil (9) angeschlossen die Energieversorgung der Überwachungseinrichtung vornimmt, jeweils mit wechselnden Signalen zur Abgabe entsprechend wechselnder Sensorsignale stimulierbar sind, wobei die Datenübertragung durch Taktung der Betriebsspan-

- nung, die an aktiven Busanschlüssen (3) jeweils über eine Pufferschaltung (13) aufrechterhalten wird, erfolgt.
2. Überwachungseinrichtung nach Anspruch 1, dadurch gekennzeichnet, daß der Zweidraht-Bus (4) stern- und/oder baumförmig ausgebildet ist. 5
 3. Überwachungseinrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß mittels jeder prozessorgesteuerten Schaltung (2) ein Datensatz vom Zweidraht-Bus (4) adressenmäßig mit der zugehörigen Sensoradresse vergleichbar und bei Übereinstimmung einlesbar und ein den Zustand des zugehörigen Sensors (1) wiedergebender Datensatz auf den Zweidraht-Bus (4) gebbar ist. 10 15
 4. Überwachungseinrichtung nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet, daß jede prozessorgesteuerten Schaltung (2) einen nichtflüchtigen Speicher (5) für die Sensoradresse umfaßt. 20
 5. Überwachungseinrichtung nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, daß der Zweidraht-Bus (4) an ein Konstantstrom-Busnetzteil (9) mit hohem Innenwiderstand angeschlossen ist. 25
 6. Überwachungseinrichtung nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, daß die Auswerteschaltung zwei redundante Auswerteprozessoren (6', 6'') jeweils mit einem nichtflüchtigen Speicher (8) umfaßt. 30
 7. Überwachungseinrichtung nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, daß die prozessorgesteuerten Schaltungen (2) und die Auswerteschaltung jeweils über eine Busanschlus- 35 40
 sung (3) mit dem Zweidraht-Bus (4) verbunden sind, die die Pufferschaltung (13) für die Betriebsspannung umfaßt.
 8. Überwachungseinrichtung nach Anspruch 7, dadurch gekennzeichnet, daß die Pufferschaltung (13) einen über eine Diode (15) ladbaren und gegen Entladung sperrenden Pufferkondensator (14) umfaßt. 45
 9. Überwachungseinrichtung nach Anspruch 7 oder 8, dadurch gekennzeichnet, daß die Busanschlus- 50
 sung (3) ein einen Komparator (17) aufweisende Empfänger- 55
 teil (18) mit einer Triggerschwelle, die entsprechend der an der Busanschlus- 50
 sung (3) anliegenden Ist-Busspannung gleitet, umfaßt.
 10. Überwachungseinrichtung nach Anspruch 7, dadurch gekennzeichnet, daß die Triggerschwelle durch eine Spannungsteilerschaltung (19, 20) für die Ist-Busspannung bestimmt ist.
 11. Überwachungseinrichtung nach Anspruch 9 oder 10, dadurch gekennzeichnet, daß eine Spannungsteilerschaltung (21, 22) für einlaufende Signale derart vorgesehen ist, daß die Pegel sicher über bzw. unter der Triggerschwelle liegen.
 12. Überwachungseinrichtung nach einem der Ansprüche 7 bis 11, dadurch gekennzeichnet, daß die Busanschlus- 5
 sung (3) ein Sendeteil (23) mit einem kurzschlußschützten Schalter (24) aufweist.
 13. Überwachungseinrichtung nach Anspruch 12, dadurch gekennzeichnet, daß das Sendeteil (23) einen Thyristor (28) umfaßt, der bei Überstrom auf den Zweidraht-Bus (4) für eine ganze Bitzeit des Signals gesperrt ist.
 14. Überwachungseinrichtung nach einem der Ansprüche 1 bis 13, dadurch gekennzeichnet, daß jede prozessorgesteuerte Schaltung (2) und gegebenenfalls die Auswerteschaltung eine Zustandsan- 5
 zeige (11, 12) aufweisen.
 15. Überwachungseinrichtung nach einem der Ansprüche 1 bis 14, dadurch gekennzeichnet, daß der Zweidraht-Bus (4) an einen PC bzw. eine speicher- 5
 programmierbare Steuerung angeschlossen ist.

Claims

1. Monitoring apparatus for an arrangement to be secured, with a plurality of sensors (1) with analog or digital switching states, which are connected to an evaluation circuit, which produces a switching signal depending on the switching states of the sensors (1), characterised in that associated with each sensor (1) is a processor-controlled circuit (2) for ascertaining its switching state and the processor-controlled circuits (2) of the sensors (1) are connected to a two-wire bus (4) with cyclic data transmission, connected to the evaluation circuit, in which case the sensors (1) by way of the two-wire bus (4), which connected to a supply unit (9) undertakes the supply of power to the monitoring apparatus, can be stimulated respectively by alternating the signals for the delivery of correspondingly alternating sensor signals, the data transmission taking place by synchronising the operating voltage, which is maintained at active bus connections (3) in each case by way of a buffer circuit (13).
2. Monitoring apparatus according to Claim 1, characterised in that the two-wire bus (4) is constructed in the form of a star and/or harness.
3. Monitoring apparatus according to Claim 1 or 2, characterised in that by means of each processor-

controlled circuit (2) a set of data from the two-wire bus (4) can be compared as regards addresses with the associated sensor address and in the case of agreement can be read in and a set of data reproducing the state of the associated sensor (1) can be transmitted on the two-wire bus (4).

4. Monitoring apparatus according to one of Claims 1 to 3, characterised in that each processor-controlled circuit (2) comprises a non-volatile memory (5) for the sensor address. 5
5. Monitoring apparatus according to one of Claims 1 to 4, characterised in that the two-wire bus (4) is connected to a constant current bus supply unit (9) with a high internal resistance. 10
6. Monitoring apparatus according to one of Claims 1 to 5, characterised in that the evaluation circuit comprises two redundant evaluation processors (6', 6'') each with a non-volatile memory (8). 15
7. Monitoring apparatus according to one of Claims 1 to 5, characterised in that the processor-controlled circuits (2) and the evaluation circuit are respectively connected by way of a bus connection (3) to the two-wire bus (4), which comprises the buffer circuit (13) for the operating voltage. 20
8. Monitoring apparatus according to Claim 7, characterised in that the buffer circuit (13) comprises a buffer capacitor (14) able to be charged by way of a diode (15) and prohibiting discharge. 25
9. Monitoring apparatus according to Claim 7 or 8, characterised in that the bus connection (3) comprises a receiver part (18) comprising a comparator (17), with a triggering threshold, which slides corresponding to the actual bus voltage present at the bus connection (3). 30
10. Monitoring apparatus according to Claim 7, characterised in that the triggering threshold is determined by a voltage divider circuit (19, 20) for the actual bus voltage. 35
11. Monitoring apparatus according to Claim 9 or 10, characterised in that a voltage divider circuit (21, 22) for incoming signals is provided so that the levels lie reliably above or below the triggering threshold. 40
12. Monitoring apparatus according to one of Claims 7 to 11, characterised in that the bus connection (3) comprises a transmitting part (23) with a switch (24) protected against short circuits. 45
13. Monitoring apparatus according to Claim 12, char-

acterised in that the transmitting part (23) comprises a thyristor (28), which in the case of an excess current on the two-wire bus (4), is blocked for an entire bit time of the signal.

14. Monitoring apparatus according to one of Claims 1 to 13, characterised in that each processor-controlled circuit (2) and if necessary the evaluation circuit comprise a condition indicator (11, 12).
15. Monitoring apparatus according to one of Claims 1 to 14, characterised in that the two-wire bus (4) is connected to a PC or a control unit having a programmable memory.

Revendications

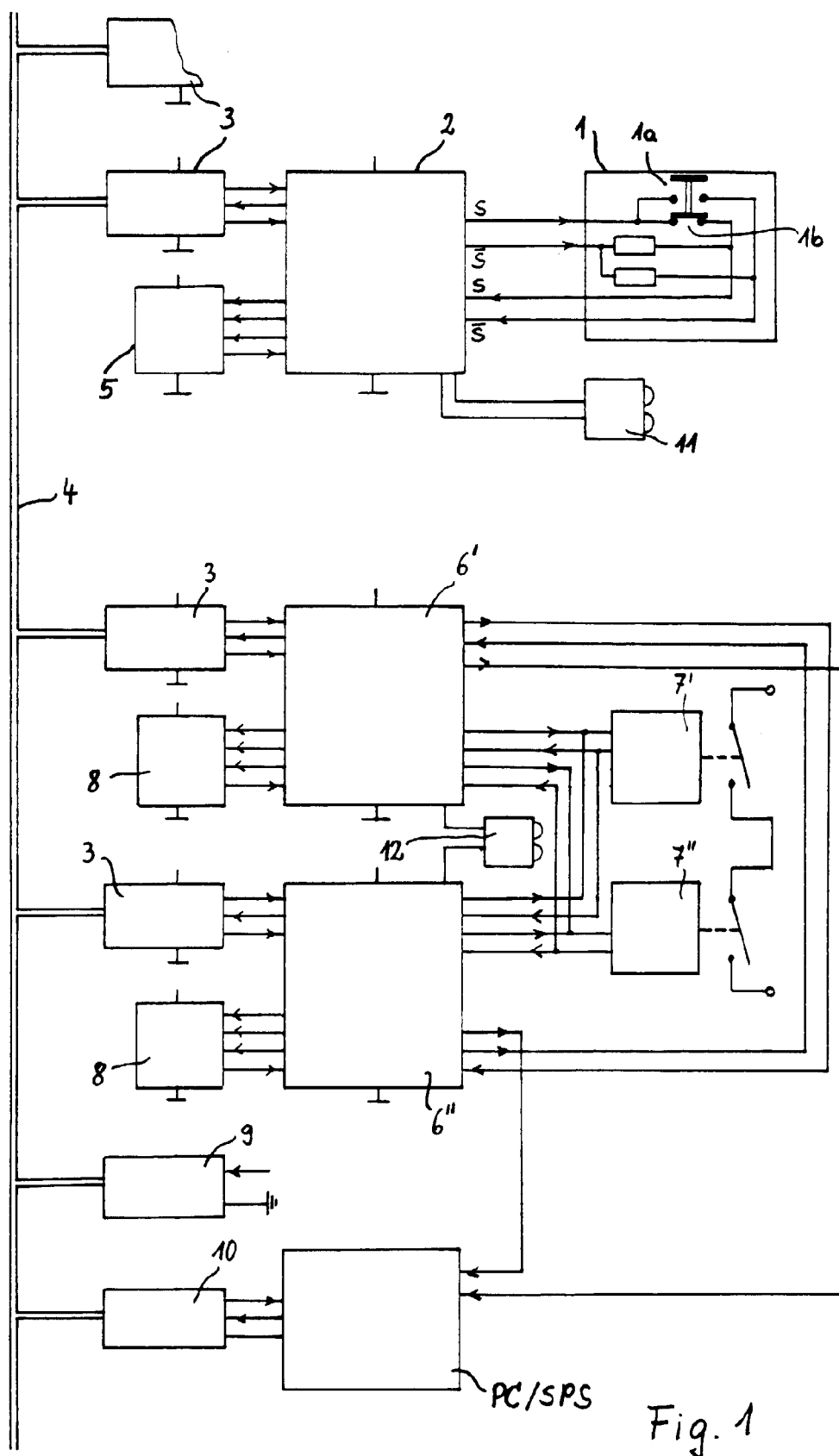
1. Dispositif de surveillance conçu pour la protection d'une installation, comportant une pluralité de capteurs (1) qui présentent différents états de commutation analogiques ou numériques et sont raccordés à un circuit d'analyse, lequel génère un signal de commande en fonction des états de commutation desdits capteurs (1), caractérisé en ce qu'à chaque capteur (1) est associé un circuit (2) commandé par processeur, en vue de la saisie de son état de commutation, et en ce que lesdits circuits (2) desdits capteurs (1) sont connectés à un bus bifilaire (4) à transmission cyclique des données, grâce à quoi, par l'intermédiaire du bus bifilaire (4), raccordé à un bloc secteur (9) qui assure l'alimentation énergétique du dispositif de surveillance, lesdits capteurs (1) peuvent être stimulés respectivement par des signaux alternés afin d'émettre eux-mêmes des signaux alternés correspondants, la transmission des données s'effectuant par la fréquence de la tension du secteur qui est maintenue sur des connexions actives (3) du bus par un circuit tampon (13) respectif.
2. Dispositif de surveillance selon la revendication 1, caractérisé en ce que le bus bifilaire (4) est conforme en étoile et/ou à ramifications.
3. Dispositif de surveillance selon la revendication 1 ou 2, caractérisé en ce qu'au moyen de chaque circuit (2) commandé par processeur, un bloc de données en provenance du bus bifilaire (4) peut être comparé, en ce qui concerne son adresse, avec l'adresse du capteur correspondant, et dans le cas de concordance, être mis en mémoire en vue de sa lecture, et un bloc de données reproduisant l'état du capteur (1) correspondant peut être transmis au bus bifilaire (4).
4. Dispositif de surveillance selon l'une des revendications 1 à 3, caractérisé en ce que chaque circuit

(2) comprend une mémoire non volatile (5) pour l'adresse du capteur.

5. Dispositif de surveillance selon l'une des revendications 1 à 4, caractérisé en ce que le bus bifilaire (4) est connecté à un bloc secteur (9) en forme de bus à courant constant à haute résistance interne. 5
6. Dispositif de surveillance selon l'une des revendications 1 à 5, caractérisé en ce que le circuit d'analyse comprend deux processeurs d'analyse redondants (6', 6'') contenant respectivement une mémoire non volatile (8). 10
7. Dispositif de surveillance selon l'une des revendications 1 à 5, caractérisé en ce que les circuits (2) et le circuit d'analyse sont reliés respectivement par un circuit (3) de raccordement au bus bifilaire (4) qui comprend le circuit tampon (13) pour la tension de service. 15
20
8. Dispositif de surveillance selon la revendication 7, caractérisé en ce que le circuit tampon (13) comprend un condensateur tampon (14) pouvant être chargé par une diode (15) et exerçant un effet de bloquage s'opposant à la décharge. 25
9. Dispositif de surveillance selon la revendication 7 ou 8, caractérisé en ce que le circuit de raccordement (3) comprend un comparateur (17) comportant un élément récepteur (18) doté d'un seuil de déclenchement qui glisse en fonction de la tension effective appliquée au circuit (3) de raccordement au bus. 30
35
10. Dispositif de surveillance selon la revendication 7, caractérisé en ce que le seuil de déclenchement est défini par un circuit diviseur de tension (19, 20) affecté à la tension effective du bus. 40
11. Dispositif de surveillance selon la revendication 9 ou 10, caractérisé en ce qu'un circuit diviseur de tension (21, 22) est prévu pour les signaux qui arrivent, de telle manière que les niveaux se situent en toute certitude au-dessus ou au-dessous du seuil de déclenchement. 45
12. Dispositif de surveillance selon l'une des revendications 7 à 11, caractérisé en ce que le circuit (3) de raccordement au bus présente un élément émetteur (23) muni d'une commande (24) protégée contre les courts-circuits. 50
13. Dispositif de surveillance selon la revendication 12, caractérisé en ce que l'élément émetteur (23) comprend un thyristor (28) qui, dans le cas d'une surintensité sur le bus bifilaire (4), est bloqué pendant une période binaire complète du signal. 55

14. Dispositif de surveillance selon l'une des revendications 1 à 13, caractérisé en ce que chaque circuit (2), et éventuellement le circuit d'analyse, présentent un affichage d'état (11, 12).

15. Dispositif de surveillance selon l'une des revendications 1 à 14, caractérisé en ce que le bus bifilaire (4) est connecté à un PC ou à une unité de commande à mémoire programmable.



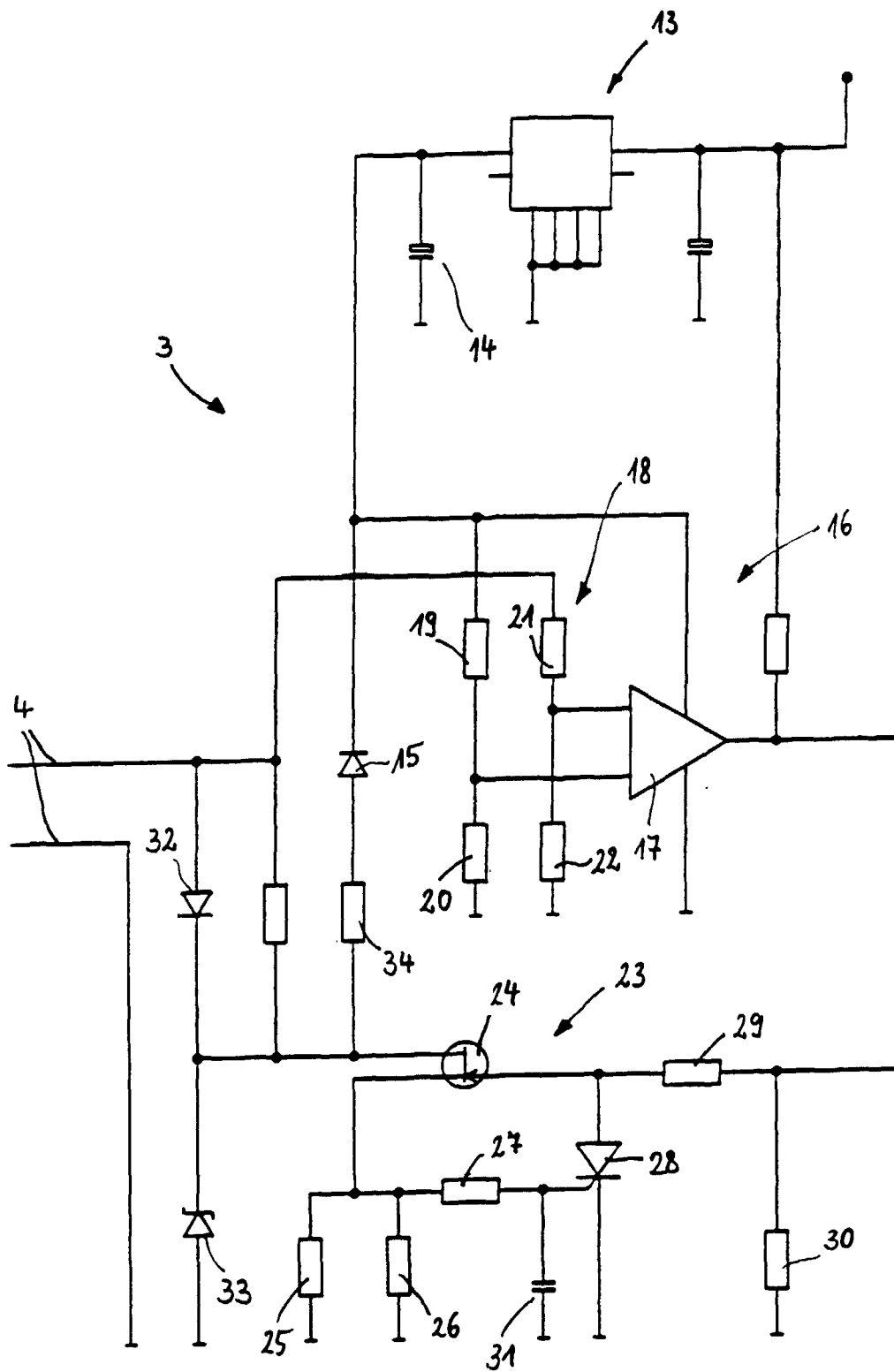


Fig. 2