

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국

(43) 국제공개일
2018년 6월 7일 (07.06.2018)



(10) 국제공개번호
WO 2018/101573 A1

(51) 국제특허분류:

H05B 33/12 (2006.01) *H01L 33/38* (2010.01)
H05B 33/10 (2006.01) *H01L 33/00* (2010.01)
H01L 27/15 (2006.01) *H01L 45/00* (2006.01)
H01L 33/42 (2010.01)

경기도 포천시 영중면 궁들1길 10, Gyeonggi-do (KR). 이
병룡 (LEE, Byeong Ryong); 02578 서울시 동대문구 무
학로49길 38 206호, Seoul (KR).

(21) 국제출원번호:

PCT/KR2017/008011

(22) 국제출원일:

2017년 7월 25일 (25.07.2017)

(25) 출원언어:

한국어

(26) 공개언어:

한국어

(30) 우선권정보:

10-2016-0160360 2016년 11월 29일 (29.11.2016) KR

(71) 출원인: 고려대학교 산학협력단 (KOREA UNIVERSI-
TY RESEARCH AND BUSINESS FOUNDATION)
[KR/KR]; 02841 서울시 성북구 안암로 145, 고려대학교
(안암동5가), Seoul (KR).

(72) 발명자: 김태근 (KIM, Tae Geun); 13568 경기도 성남시
분당구 양현로 88 이매촌동부코오롱아파트 503동 1403
호, Gyeonggi-do (KR). 박주현 (PARK, Ju Hyun); 11131

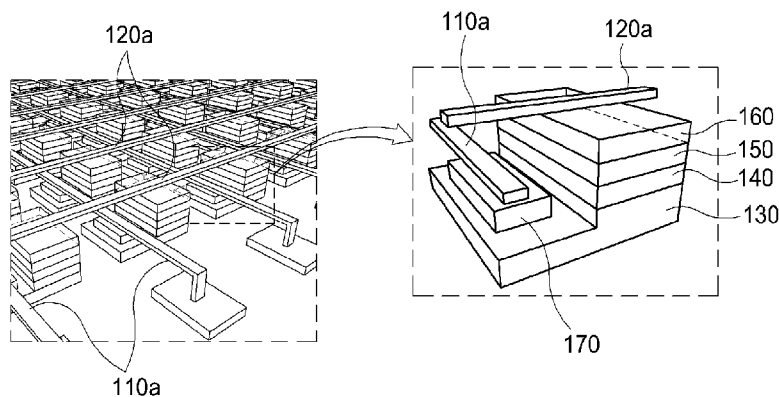
(74) 대리인: 특허법인 주원 (B&IP-JOOWON PATENT
AND LAW FIRM); 06050 서울시 강남구 언주로 711, 건
설회관 9층 (논현동), Seoul (KR).

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국
내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT,
AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH,
CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC,
EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU,
ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KW, KZ,
LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK,
MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA,
PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD,
SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR,
TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역
내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE,
LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM,

(54) Title: LIGHT-EMITTING ELEMENT DISPLAY DEVICE AND MANUFACTURING METHOD THEREFOR

(54) 발명의 명칭: 발광 소자 디스플레이 장치 및 이의 제조 방법



(57) Abstract: A light-emitting element display device and a manufacturing method therefor are disclosed. According to the present invention, the light-emitting element display device comprises a light-emitting element array including a plurality of light-emitting elements mutually connected to adjacent light-emitting elements by a plurality of first contact electrodes formed in parallel to each other in a first direction and a plurality of second contact electrodes formed in parallel to each other in a second direction that is orthogonal to the first direction. Herein, a resistance state (switch on/switch off) of each switching element or switching region can be changed and stored by forming a switching element or a switching region formed of a resistance change material between a first contact electrode and a light-emitting element or between a second contact electrode and the light-emitting element, and adjusting a voltage to be applied between the first contact electrode and the second contact electrode. Therefore, according to the present invention, the light-emitting element array can be driven through only changing of a resistance state of a switching element or a switching region, by adjusting a voltage to be applied between a first contact electrode and a second contact electrode, thereby: enabling a display to be driven at low power and at low costs; and a thermal stability problem and a misalign problem of a bump metal, which occur while bonding a conventional light-emitting array on a CMOS substrate by a flip chip scheme, to be solved.

ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

(57) 요약서: 본 발명은 발광 소자 디스플레이 장치 및 이의 제조 방법을 공개한다. 본 발명의 발광 소자 디스플레이 장치는, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이로 구성된다. 이 때, 제 1 접촉 전극과 발광 소자 사이에 또는 제 2 접촉 전극과 발광 소자 사이에, 저항 변화 물질로 구성되는 스위칭 소자 또는 스위칭 영역을 형성하고, 제 1 접촉 전극과 제 2 접촉 전극 사이에 안가되는 전압을 조절하여, 각 스위칭 소자 또는 스위칭 영역의 저항 상태(스위치 온/스위치 오프)를 변경 및 저장할 수 있다. 따라서, 본 발명은 제 1 접촉 전극 및 제 2 접촉 전극 간에 인가되는 전압을 조절하여 스위칭 소자 또는 스위칭 영역의 저항 상태를 변경하는 것만으로 발광 소자 어레이를 구동이 가능하므로, 저전력 및 저비용으로 디스플레이의 구동이 가능하고, 종래 기술의 발광 소자 어레이를 플립 칩 방식으로 CMOS 기판위에 접합하면서 발생하는 bump 메탈의 열적 안정성 문제 및 misalign 문제를 해소하였다.

명세서

발명의 명칭: 발광 소자 디스플레이 장치 및 이의 제조 방법

기술분야

- [1] 본 발명은 디스플레이 장치 및 이의 제조 방법에 관한 것으로서, 보다 구체적으로는 발광 소자 디스플레이 장치 이의 제조 방법에 관한 것이다.

배경기술

- [2] 최근 가시광 무선통신기술, 차량용 지능형 헤드램프, optogenetics, 의료기기 그리고 디스플레이 등 다양한 분야에서 micro LED가 관심을 받고 있다. 그 중에서도 최근 스마트 기기의 배터리 부족문제가 발생함에 따라 기존 디스플레이를 높은 신뢰성을 가지면서 저전력으로 구동이 가능한 micro LED 기반 디스플레이를 개발하여 기존 디스플레이를 대체하고자 많은 연구가 진행되고 있다.
- [3] 최근에는 이러한 micro LED 응용을 위해, micro LED 칩들을 flexible하고 투명한 기판에 어떻게 전사할 것인지에 관한 문제, 이러한 micro LED를 어떻게 구동할 것인지에 관한 문제가 현재 가장 중요한 이슈로 떠오르고 있다.
- [4] 기존 가장 많이 사용하는 구동방식의 경우, 마이크로 LED array를 CMOS 기판에 뒤집어 붙이는 flip chip 방식을 이용하여 연구가 진행되고 있다. 이는 n contact을 common으로 잡고 CMOS 회로를 구동하여 디스플레이를 구현하는 방식이다. 이러한 방법은 p contact에 사용되는 bump 메탈의 열적 안정성 문제, CMOS와 micro LED array를 얼라인(align)하기 어려운 문제 때문에, 다수의 불량 화소가 발생하는 등, 실제 상용화에 많은 어려움 있을 뿐만 아니라, CMOS 회로가 불투명하므로, 최근 요구되는 투명 디스플레이에 적용되기 어렵다.
- [5] 또한, 고밀도에서의 flip chip 패키지 문제점들을 해결을 위해, chip on board (COB) type으로 기판에 micro LED chip 하나 하나를 전사하여 붙이고 와이어 본딩하여 디스플레이를 구동하는 방식이 있다. 이러한 방식은 n contact을 위한 넓은 bonding pad가 요구되어 여전히 고밀도의 패키지가 어렵고, chip 전사기술 및 와이어 본딩 등 가격이 고가이므로 상용화가 어려운 문제점이 존재하였다.

발명의 상세한 설명

기술적 과제

- [6] 본 발명이 해결하고자 하는 과제는, flip chip기반 micro LED 디스플레이 발생하는 얼라인 문제, bump 메탈의 안전성 문제 및 넓은 bonding pad로 인한 문제점을 해결한 발광 소자 디스플레이 장치 및 이의 제조 방법을 제공하는 것이다.

과제 해결 수단

- [7] 상술한 과제를 해결하기 위한 본 발명의 바람직한 실시예에 따른 발광 소자 디스플레이 장치는, 기판; 및 상기 기판에 형성되고, 제 1 방향으로 서로

평행하게 형성된 복수의 제 1 접촉 전극 및 상기 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이;를 포함하고, 상기 복수의 발광 소자 각각은, 상기 제 1 접촉 전극과 발광 소자 사이에 저항 변화 물질로 형성된 스위칭 소자가 스위치 온 상태에서, 자신에게 연결된 제 1 접촉 전극과 제 2 접촉 전극간의 전위차에 따라서 턴온되어 빛을 발생시킨다.

- [8] 또한, 상기 복수의 발광 소자 각각은, 상기 기판에 형성된 제 1 반도체층; 상기 제 1 반도체층에 형성된 활성층; 상기 활성층 위에 형성된 제 2 반도체층; 상기 제 1 반도체층에 형성되고 저항 변화 물질로 형성된 상기 스위칭 소자; 상기 제 1 스위칭 소자 위에 형성된 상기 제 1 접촉 전극; 상기 제 2 반도체층 위에 형성된 투명 전극층; 및 상기 투명 전극층 위에 형성된 상기 제 2 접촉 전극;을 포함할 수 있다.
- [9] 또한, 상기 제 1 반도체층은 n-type으로 도핑되고, 상기 제 2 반도체층은 p-type으로 도핑된 반도체층일 수 있다.
- [10] 또한, 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지된다.
- [11] 또한, 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프될 수 있다.
- [12] 한편, 상술한 과제를 해결하기 위한 본 발명의 바람직한 다른 실시예에 따른 발광 소자 디스플레이 장치는 기판; 및 상기 기판에 형성되고, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 상기 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이;를 포함하고, 상기 복수의 발광 소자는 저항 변화 물질로 패시베이션되고, 상기 패시베이션 물질 위에 상기 제 2 접촉 전극이 형성되며, 상기 제 2 접촉 전극과 상기 발광 소자 사이에 형성되는 스위칭 영역이 스위치 온 상태에서, 자신에게 연결된 제 1 접촉 전극과 제 2 접촉 전극간의 전위차에 따라서 턴온되어 빛을 발생시킨다.
- [13] 또한, 상기 복수의 발광 소자 각각은, 상기 기판에 형성된 제 1 반도체층; 상기 제 1 반도체층에 형성된 활성층; 상기 활성층 위에 형성된 제 2 반도체층; 상기 제 1 반도체층 위에 형성된 상기 제 1 접촉 전극; 상기 제 2 반도체층 위에 형성된 투명 전극층; 및 상기 투명 전극층 위에 패시베이션 물질로 형성된 스위칭 영역 위에 형성된 상기 제 2 접촉 전극;을 포함할 수 있다.
- [14] 또한, 상기 제 1 반도체층은 n-type으로 도핑되고, 상기 제 2 반도체층은 p-type으로 도핑된 반도체층일 수 있다.

- [15] 또한, 상기 스위칭 영역은 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지될 수 있다.
- [16] 또한, 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프될 수 있다.
- [17] 한편, 상술한 과제를 해결하기 위한 본 발명의 바람직한 다른 실시예에 따른 발광 소자 디스플레이 장치는 기판; 및 상기 기판에 형성되고, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 상기 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이;를 포함하고, 상기 복수의 발광 소자 각각은, 상기 제 2 접촉 전극과 발광 소자 사이에 저항 변화 물질로 형성된 스위칭 소자가 스위치 온 상태에서, 자신에게 연결된 제 1 접촉 전극과 제 2 접촉 전극간의 전위차에 따라서 턴온되어 빛을 발생시킨다.
- [18] 또한, 상기 복수의 발광 소자 각각은, 상기 기판에 형성된 제 1 반도체층; 상기 제 1 반도체층에 형성된 활성층; 상기 활성층 위에 형성된 제 2 반도체층; 상기 제 1 반도체층 위에 형성된 상기 제 1 접촉 전극; 상기 제 2 반도체층 위에 형성된 투명 전극층; 상기 투명 전극층 위에 저항 변화 물질로 형성된 스위칭 소자; 및 상기 스위칭 소자 위에 형성된 상기 제 2 접촉 전극;을 포함할 수 있다.
- [19] 또한, 상기 제 1 반도체층은 n-type으로 도핑되고, 상기 제 2 반도체층은 p-type으로 도핑된 반도체층일 수 있다.
- [20] 또한, 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지될 수 있다.
- [21] 또한, 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프될 수 있다.
- [22] 한편, 상술한 기술적 과제를 해결하기 위한 본 발명의 바람직한 실시예에 따른 발광 소자 디스플레이 장치 제조 방법은, (a) 기판 위에 제 1 반도체층, 활성층, 및 제 2 반도체층을 순차적으로 형성하는 단계; (b) 복수의 발광 소자들이 분리되고, 각 발광 소자의 제 1 반도체층의 일부 영역이 외부로 노출되도록, 상기 제 1 반도체층, 상기 활성층, 및 상기 제 2 반도체층을 식각하는 단계; (c) 상기 복수의 발광 소자들의 외부로 노출된 제 1 반도체층에 각각 저항 변화 물질로 스위칭 소자를 형성하고, 상기 스위칭 소자에 electro-forming 공정을 수행하는 단계; (d) 상기 스위칭 소자에 제 1 접촉 전극을 형성하고, 상기 제 2 반도체층 위에 투명 전극층을 형성하는 단계; 및 (e) 상기 투명 전극 위에 제 2 접촉 전극을 형성하는 단계를 포함한다.

- [23] 또한, 상기 (c) 단계에서, 상기 제 1 반도체층과 상기 스위칭 소자 간에 전압을 인가하여 상기 스위칭 소자에 electro-forming 공정을 수행할 수 있다.
- [24] 또한, 상기 제 1 접촉 전극은 제 1 방향으로 인접한 발광 소자의 제 1 접촉 전극과 연결되도록 형성되고, 상기 제 1 방향과 직교하는 제 2 방향으로 형성된 제 2 접촉 전극은 제 2 방향으로 인접한 발광 소자의 제 2 접촉 전극과 연결되도록 형성될 수 있다.
- [25] 또한, 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지될 수 있다.
- [26] 또한, 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프될 수 있다.
- [27] 한편, 상술한 기술적 과제를 해결하기 위한 본 발명의 바람직한 다른 실시예에 따른 발광 소자 디스플레이 장치 제조 방법은, (a) 기판 위에 제 1 반도체층, 활성층, 및 제 2 반도체층을 순차적으로 형성하는 단계; (b) 복수의 발광 소자들이 분리되고, 각 발광 소자의 제 1 반도체층의 일부 영역이 외부로 노출되도록, 상기 제 1 반도체층, 상기 활성층, 및 상기 제 2 반도체층을 식각하는 단계; (c) 상기 복수의 발광 소자들의 외부로 노출된 제 1 반도체층에 제 1 접촉 전극을 형성하고, 상기 제 2 반도체층 위에 투명 전극층을 형성하는 단계; (d) 저항 변화 물질로 상기 복수의 발광 소자 각각에 투명 전극층이 덮이도록 패시베이션을 형성하는 단계; (e) 상기 패시베이션 중 상기 투명 전극층 위에 형성된 스위칭 영역에 electro-forming 공정을 수행하는 단계; 및 (f) 상기 스위칭 영역 위에 제 2 접촉 전극을 형성하는 단계를 포함한다.
- [28] 또한, 상기 (d) 단계에서 상기 투명 전극층의 일부 영역이 노출되는 홀이 형성되도록 패시베이션이 수행되고, 상기 (e) 단계에서 상기 홀을 통해 노출된 투명 전극층과 상기 스위칭 영역에 전압을 인가하여 상기 스위칭 영역에 electro-forming 공정을 수행할 수 있다.
- [29] 또한, 상기 제 1 접촉 전극은 제 1 방향으로 인접한 발광 소자의 제 1 접촉 전극과 연결되도록 형성되고, 상기 제 1 방향과 직교하는 제 2 방향으로 형성된 제 2 접촉 전극은 제 2 방향으로 인접한 발광 소자의 제 2 접촉 전극과 연결되도록 형성될 수 있다.
- [30] 또한, 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지될 수 있다.
- [31] 또한, 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프될 수 있다.
- [32] 한편, 상술한 과제를 해결하기 위한 본 발명의 바람직한 다른 실시예에 따른

발광 소자 디스플레이 장치 제조 방법은, (a) 기판 위에 제 1 반도체층, 활성층, 및 제 2 반도체층을 순차적으로 형성하는 단계; (b) 복수의 발광 소자들이 분리되고, 각 발광 소자의 제 1 반도체층의 일부 영역이 외부로 노출되도록, 상기 제 1 반도체층, 상기 활성층, 및 상기 제 2 반도체층을 식각하는 단계; (c) 상기 복수의 발광 소자들의 외부로 노출된 제 1 반도체층에 제 1 접촉 전극을 형성하고, 상기 제 2 반도체층 위에 투명 전극층을 형성하는 단계; (d) 저항 변화 물질로 상기 투명 전극층에 스위칭 소자를 형성하고, 상기 스위칭 소자에 electro-forming 공정을 수행하는 단계; 및 (f) 상기 스위칭 소자 위에 제 2 접촉 전극을 형성하는 단계를 포함한다.

[33] 또한, 상기 (d) 단계에서, 상기 투명 전극층과 상기 스위칭 소자 간에 전압을 인가하여 상기 스위칭 소자에 electro-forming 공정을 수행할 수 있다.

[34] 또한, 상기 제 1 접촉 전극은 제 1 방향으로 인접한 발광 소자의 제 1 접촉 전극과 연결되도록 형성되고, 상기 제 1 방향과 직교하는 제 2 방향으로 형성된 제 2 접촉 전극은 제 2 방향으로 인접한 발광 소자의 제 2 접촉 전극과 연결되도록 형성될 수 있다.

[35] 또한, 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지될 수 있다.

[36] 또한, 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프될 수 있다.

발명의 효과

[37] 본 발명의 발광 소자 디스플레이 장치는, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이로 구성된다.

[38] 이 때, 제 1 접촉 전극과 발광 소자 사이에 또는 제 2 접촉 전극과 발광 소자 사이에, 저항 변화 물질로 구성되는 스위칭 소자 또는 스위칭 영역을 형성하고, 제 1 접촉 전극과 제 2 접촉 전극 사이에 인가되는 전압을 조절하여, 각 스위칭 소자 또는 스위치 영역의 저항 상태(스위치 온/스위치 오프)를 변경 및 저장할 수 있다.

[39] 따라서, 본 발명은 제 1 접촉 전극 및 제 2 접촉 전극 간에 인가되는 전압을 조절하여 스위칭 소자 또는 스위칭 영역의 저항 상태를 변경하는 것만으로 발광 소자 어레이를 구동이 가능하므로, 저전력 및 저비용으로 디스플레이의 구동이 가능하고, 종래 기술의 발광 소자 어레이를 플립 칩 방식으로 CMOS 기판위에 접합하면서 발생하는 bump 메탈의 열적 안정성 문제 및 misalign 문제를 해소하였다.

도면의 간단한 설명

- [40] 도 1은 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 전체 구조를 도시하는 도면이다.
- [41] 도 2는 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 전체 구조를 드라이이브 회로와 함께 도시한 평면도이다.
- [42] 도 3은 본 발명의 바람직한 실시예에 따라서 스위칭 소자 및 스위치 영역의 상태를 변경하는 방법을 설명하는 도면이다.
- [43] 도 4a 및 도 4b는 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.
- [44] 도 5a 및 도 5b는 본 발명의 바람직한 제 2 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.
- [45] 도 6은 본 발명의 제 2 실시예에의 변형 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.
- [46] 도 7은 본 발명의 바람직한 제 3 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.

발명의 실시를 위한 형태

- [47] 이하, 첨부된 도면을 참조하여 본 발명의 바람직한 실시예들을 설명한다.
- [48] 도 1은 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 전체 구조를 도시하는 도면이고, 도 2는 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 전체 구조를 드라이이브 회로와 함께 도시한 평면도이며, 도 3은 본 발명의 바람직한 실시예에 따라서 스위칭 소자(170) 및 스위칭 영역의 상태를 변경하는 방법을 설명하는 도면이다.
- [49] 도 1 내지 도 3을 참조하면, 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이는 사파이어 기판(190) 위에, 매트릭스 형태로 복수의 수평형 반도체 발광 소자가 형성된다.
- [50] 복수의 수평형 반도체 발광 소자 각각은 n-contact 전극(제 1 접촉 전극)(110a) 및 p-contact 전극(제 2 접촉 전극)(120a)을 인접한 반도체 발광 소자들과 공유한다. 구체적으로, 도 1에 도시된 바와 같이, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극들(110a)이 배치되고, 상기 제 1 방향과 직교하는 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극들(120a)이 배치된다. 그리고, 매트릭스에 포함된 각각의 반도체 발광 소자들은 제 1 방향으로 일렬로 배치된 발광소자들은 제 1 접촉 전극(110a)을 공유하고, 제 2 방향으로 일렬로 배치된 발광소자들은 제 2 접촉 전극(120a)을 공유한다.
- [51] 따라서, 복수의 제 1 접촉 전극들(110a) 중 어느 하나에 전압을 인가하면, 해당 제 1 접촉 전극(110a)을 공유하는 모든 반도체 발광 소자의 n-contact 전극에 전압이 인가된다. 마찬가지로, 복수의 제 2 접촉 전극들(120a) 중 어느 하나에 전압을 인가하면, 해당 제 2 접촉 전극(120a)을 공유하는 모든 반도체 발광

소자의 p-contact 전극에 전압이 인가된다.

- [52] 한편, 본 발명의 바람직한 실시예에 따른 복수의 반도체 발광 소자 각각은 기판(190)에 형성된 제 1 반도체층(130), 제 1 반도체층(130)의 일부 영역에 형성되어 인가되는 전압에 따라서 빛을 발생시키는 활성층(140), 상기 활성층(140) 위에 형성된 제 2 반도체층(150), 및 상기 제 2 반도체층(150) 위에 형성된 투명 전극층(160)을 포함하고, 투명 전극층(160) 위에는 상기 설명한 바와 같이, 제 2 방향으로 인접한 반도체 발광 소자들과 공유되는 제 2 접촉 전극(120a)이 형성된다. 여기서, 제 1 반도체층(130)은 n-type으로 도핑된 n-GaN 층으로, 제 2 반도체층(150)은 p-type으로 도핑된 p-GaN 층으로 형성될 수 있고, 활성층(140)은 다중 양자 우물층(Multi-Quantum Well)으로 형성되며, 투명 전극층(160)은 ITO, CNT 등과 같이 반도체 발광 소자에서 일반적으로 이용될 수 있는 투명 전극 물질로 형성될 수 있다.
- [53] 아울러, 제 1 반도체층(130) 중 활성층(140)이 형성되지 않은 일부 영역에는 저항 변화 물질로 스위칭 소자(170)가 형성되고, 스위칭 소자(170) 위에 제 1 방향으로 인접한 반도체 발광 소자들과 공유되는 제 1 접촉 전극(110a)이 형성된다.
- [54] 저항 변화 물질은 주로 ReRAM(Resistive RAM) 분야에서 이용되는 것으로서, 물질에 고유한 임계치 이상의 전압을 인가하면, electrical break down 현상이 발생하면서 electro-forming이 수행되어, 최초에는 절연체인 물질의 저항 상태가 고저항 상태에서 저저항 상태로 변화되어 전도성을 나타내게 된다.
- [55] 구체적으로, 절연체인 저항 변화 물질에 임계치 이상의 전압을 인가하면, 전기적 스트레스(forming process)에 의해 박막내 결함구조가 발생하고, 이에 의해 저항 변화 물질 내부에 전도성 필라멘트(173)가 형성됨으로써, 저저항 상태가 된다. 이 후에는, 물질에 인가된 전압이 제거되어도 전도성 필라멘트(173)는 유지되고, 이러한 전도성 필라멘트(173)를 통해서 전류가 흐르게 되어, 물질의 저항 상태가 저저항 상태로 유지된다.
- [56] 이렇게 전도성 필라멘트(173)를 형성하도록 하는 전압을 SET 전압으로 정의하고, 내부에 형성된 전도성 필라멘트(173)를 소멸시키는 전압을 RESET 전압이라고 정의할 때, ReRAM에서는 SET 전압을 인가하여 전도성 필라멘트(173)를 형성함으로써 1을 프로그램하고, RESET 전압을 인가하여 전도성 필라멘트(173)를 소멸시킴으로써 프로그램된 데이터를 제거한다.
- [57] 본 발명의 바람직한 제 1 실시예에서는, 제 1 드라이브회로(210)가 복수의 제 1 접촉 전극(110a)에, 제 2 드라이브회로(220)가 복수의 제 2 접촉 전극(120a)에 각각 스위칭 제어 전압 및 발광 소자 턴온 전압을 공급한다.
- [58] 도 3의 (a)에 도시된 바와 같이, 저항 변화 물질로 스위칭 소자(170)를 형성하고, 제 1 접촉 전극(110a)과 제 2 접촉 전극(120a)간에 제 1 드라이브회로(210)와 제 2 드라이브회로(220)가 저항 변화 물질의 고유한 임계 전압 이상의 SET 전압을 인가하여 스위칭 소자(170) 내부에 전도성 필라멘트(173)를 형성함으로써

"스위치 온" 상태를 형성하고, 제 1 접촉 전극(110a)과 제 2 접촉 전극(120a)간에 RESET 전압을 인가하여 스위칭 소자(170) 내부에 형성된 전도성 필라멘트(173)를 제거함으로써 "스위치 오프"상태를 형성한다.

- [59] 이러한 스위칭 소자(170)는 반도체 발광 소자의 턴 온 및 턴 오프를 제어하는데, 제 1 접촉 전극(110a)과 제 2 접촉 전극(120a) 사이에 발광 소자 턴온 전압이 인가되어도, 스위칭 소자(170)가 스위치 오프 상태인 경우에는 발광 소자는 턴온되지 않고, 스위칭 소자(170)가 스위치 온 상태인 경우에만 제 1 접촉 전극(110a)과 제 2 접촉 전극(120a) 사이에 인가되는 전압에 따라서 발광 소자가 턴온된다.
- [60] 그 결과, 본 발명의 발광 소자 디스플레이는 이미지를 저장하는 기능이 수행될 수 있다. 즉, 복수의 발광 소자 각각에 대해서 스위칭 소자(170)의 상태를 스위치 온 상태 또는 스위치 오프 상태로 설정하고, 복수의 제 1 접촉 전극(110a) 및 복수의 제 2 접촉 전극(120a) 전체에 발광 소자의 턴온 전압을 인가하면, 스위칭 소자(170)가 스위치 온 상태인 발광소자는 턴온되어 빛이 방출되고, 스위칭 소자(170)가 스위치 오프 상태인 발광소자는 턴 오프 상태가 유지되어 빛이 방출되지 않으므로 특정 이미지가 출력되고, 새로운 RESET 전압/SET 전압이 인가될 때까지 스위칭 소자(170)의 상태가 유지되므로, 출력된 이미지는 디스플레이 장치에 저장되어 복수의 제 1 접촉 전극(110a) 및 복수의 제 2 접촉 전극(120a) 전체에 전압이 인가될 때마다 출력될 수 있다. 따라서 이러한 발광 소자 디스플레이는 동일한 광고 영상을 지속적으로 표시하는 광고 영상 디스플레이에 적합하다.
- [61] 또한, 스위칭 소자(170)를 구현하는 저항 변화 물질은 ReRAM과 동일하게 고속으로 스위칭이 가능하므로, 스위칭 소자(170)의 상태를 고속으로 변경하여 동영상 표시하는 것도 가능함은 물론이다.
- [62] 도 4a 및 도 4b는 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.
- [63] 도 4a 및 도 4b를 참조하여, 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 설명하면, 먼저, 일반적인 발광 소자 제조 공정과 동일한 공정을 적용하여 도 4a의 (a)에 도시된 바와 같이, 기판(190) 위에 제 1 반도체층(n-GaN)(130), 활성층(140), 제 2 반도체층(p-GaN)(150)을 순차적으로 형성한다.
- [64] 그 후, 도 4a의 (b)에 도시된 바와 같이, 복수의 발광 소자들이 서로 분리되고, 분리된 각 발광 소자의 제 1 반도체층(130)이 외부로 노출되도록 메사 에칭을 수행한다.
- [65] 복수의 발광 소자들이 분리되고, 제 1 반도체층(130)의 일부 영역이 외부로 노출되면, 외부로 드러난 제 1 반도체층(130) 위에 저항 변화 물질을 증착하여 스위칭 소자(170)를 형성하고(도 4a의 (c) 참조), 각 반도체 발광 소자에 대해서, I-V meter의 두 개의 전극을 각각 스위칭 소자(170) 및 제 1 반도체층(130)에

접촉하여 전압을 인가함으로써 electro-forming 공정을 수행하면, electrical break down 현상이 발생하여 스위칭 소자(170) 내부에 결합구조가 형성되고, 이러한 결합 구조가 상호 연결되어 전도성 필라멘트들(173)이 형성된다(도 4a의 (d) 참조).

- [66] 그 후, 도 4b의 (e)에 도시된 바와 같이, 스위칭 소자(170) 위에는 제 1 접촉 전극(110a)을 형성하고, 제 2 반도체층(150) 위에는 투명 전극층(160)을 형성한다. 이 때, 제 1 접촉 전극(110a)은 일반적인 n-contact 전극으로 형성되고, 투명 전극층(160)은 반도체 발광 소자에서 투명 전극으로 많이 사용되는 ITO, CNT 등으로 형성될 수 있다. 이 때, 제 1 접촉 전극(110a)은 제 1 방향으로 동일한 열에 있는 인접한 발광 소자의 제 1 접촉 전극(110a)과 서로 연결되어 공유됨은 상술한 바와 같다.
- [67] 그 후, 복수의 반도체 발광 소자들 사이에는 패시베이션(passivation) 물질들(180a)이 투명 전극층(160) 높이까지 채워져서 각각의 반도체 발광 소자를 외부로부터 보호하고(도 4b의 (f) 참조), 마지막으로 투명 전극층(160)에는 제 2 접촉 전극(120a)이 형성된다(도 4b의 (g) 참조). 제 2 접촉 전극(120a)은 제 2 방향으로 동일한 열에 있는 인접한 발광 소자의 제 2 접촉 전극(120a)과 서로 연결되어 공유됨은 상술한 바와 같다.
- [68] 지금까지 본 발명의 바람직한 제 1 실시예에 따른 발광 소자 디스플레이 장치에 대해서 설명하였다.
- [69] 본 발명의 바람직한 제 2 실시예에 따른 발광 소자 디스플레이 장치는, 각 반도체 발광 소자의 스위칭을 수행하는 부분이 제 1 반도체층(130)이 아닌 제 2 반도체층(150) 상부에 형성된다는 점을 제외하면, 기본적인 기능은 제 1 실시예와 동일하다.
- [70] 이하에서는, 도 5a 및 도 5b를 참조하여, 본 발명의 바람직한 제 2 실시예에 따른 발광 소자 디스플레이 장치 및 이의 제조 공정을 설명한다.
- [71] 도 5a 및 도 5b를 참조하면, 먼저, 제 1 실시예와 마찬가지로, 일반적인 발광 소자 제조 공정과 동일한 공정을 적용하여 도 5a의 (a)에 도시된 바와 같이, 기판(190) 위에 제 1 반도체층(n-GaN)(130), 활성층(140), 제 2 반도체층(p-GaN)(150)을 순차적으로 형성한다.
- [72] 그 후, 도 5a의 (b)에 도시된 바와 같이, 복수의 발광 소자들이 서로 분리되고, 분리된 각 발광 소자의 제 1 반도체층(130)이 외부로 노출되도록 메사 에칭을 수행한다.
- [73] 복수의 발광 소자들이 분리되고, 제 1 반도체층(130)이 외부로 노출되면, 외부로 드러난 제 1 반도체층(130) 위에 제 1 접촉 전극(110b)을 형성하고(도 5a의 (c) 참조), 제 2 반도체층(150) 위에 투명 전극층(160)을 형성한다(도 5a의 (d) 참조). 이 때, 제 1 접촉 전극(110b)은 일반적인 n-contact 전극으로 형성되고, 제 1 방향으로 동일한 열에 있는 인접한 발광 소자의 제 1 접촉 전극(110b)과 서로 연결되어 공유됨은 상술한 바와 같다.

- [74] 그 후, 저항 변화 물질을 패시베이션 물질(180b)로 이용하여, 반도체 발광 소자의 투명 전극층(160)이 덮일때까지 패시베이션을 수행한다(도 5b의 (e) 참조).
- [75] 그 후, 도 5b의 (f)에 도시된 바와 같이, 각 반도체 발광 소자에 대해서, I-V meter의 두 개의 전극을 각각 패시베이션층(180b)에 접촉하여 전압을 인가함으로써 electro-forming 공정을 수행하면 패시베이션층(180b) 아래의 스위칭 영역(181b)에, electrical break down 현상이 발생하여, 투명 전극층(160) 바로 위에 형성된 저항 변화 물질 내부에서 결합구조가 형성되고, 이러한 결합 구조가 상호 연결되어 전도성 필라멘트들(183b)이 형성된다. 이렇게 투명 전극층(160) 바로 위에 형성된 패시베이션 영역은 인가되는 전압에 따라서 전도성 필라멘트(183b)가 생성되어 저항 상태가 저저항 상태로 변하거나 전도성 필라멘트(183b)가 소멸되어 고저항 상태로 변화되는 스위칭 영역(181b)이 된다.
- [76] 스위칭 영역(181b)에 electro-forming 공정이 수행된 후, 마지막으로 스위칭 영역(181b)의 상부에는 제 2 접촉 전극(120b)이 형성된다(도 4b의 (g) 참조). 제 2 접촉 전극(120b)은 제 2 방향으로 동일한 열에 있는 인접한 발광 소자의 제 2 접촉 전극(120b)과 서로 연결되어 공유됨은 상술한 바와 같다.
- [77] 도 5a 및 도 5b를 참조하여 상술한 공정을 통해서 제조된 반도체 발광 소자는, 도 3의 (b)에 도시된 바와 같이, 제 1 접촉 전극(110b)과 제 2 접촉 전극(120b) 사이에, 스위칭 영역(181b)을 형성하는 저항 변화 물질에 고유한 임계 전압 이상의 SET 전압을 인가하면 스위칭 영역(181b)에 전도성 필라멘트(183b)가 형성되어 저저항 상태(스위치 온 상태)가 설정되고, 이 후에 제 1 접촉 전극(110b)과 제 2 접촉 전극(120b) 사이에 턴온 전압이 인가되면 발광 소자가 턴온 된다.
- [78] 그리고, 제 1 접촉 전극(110b)과 제 2 접촉 전극(120b) 사이에 RESET 전압이 인가되면, 스위칭 영역(181b)에 형성되었던 전도성 필라멘트(183b)가 소멸되어 스위칭 영역(181b)은 고저항 상태가 설정되고, 이 후에는 제 1 접촉 전극(110b)과 제 2 접촉 전극(120b) 사이에 턴온 전압이 인가되어도 발광 소자는 턴온되지 않는다.
- [79] 도 6은 본 발명의 제 2 실시예의 변형 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.
- [80] 도 6에 도시된 변형 실시예는 도 5a 및 도 5b에 도시된 제 2 실시예와 스위칭 영역에 전도성 필라멘트를 형성하는 방법에서만 차이가 있다. 따라서, 차이점을 중심으로 설명하면, 도 5a의 (a) 내지 (d)단계를 수행하여 복수의 발광 소자 각각에 투명 전극층(160)을 형성한 후, 도 6의 (h)에 도시된 바와 같이, 저항 변화 물질로 패시베이션층을 형성하되 투명 전극층(160) 위에 형성되는 스위칭 영역(181b)의 일부 영역에는, electro-forming 공정을 수행하기 위한 홀을 형성하고, I-V meter의 하나의 전극은 해당 홀을 통해서 투명 전극층(160)에 접촉하고, 다른 하나의 전극은 스위칭 영역(181b)의 표면에 접촉한 후, 전압을

인가하여 스위칭 영역(181b)에 대해서 electro-forming 공정을 수행하여 전도성 필라멘트(183b)를 형성할 수 있다.

- [81] 스위칭 영역(181b)에 대해서 electro-forming 공정이 수행된 후, 도 6의 (i)에 도시된 바와 같이, 패시베이션층 위에 제 2 접촉 전극(120b)를 형성하여 발광 소자 디스플레이를 완성할 수 있다.
- [82] 도 7은 본 발명의 바람직한 제 3 실시예에 따른 발광 소자 디스플레이 장치의 제조 공정을 도시하는 도면이다.
- [83] 본 발명의 제 3 실시예는 제 1 실시예와 마찬가지로 발광 소자와 제 2 접촉 전극 사이에 별도의 스위칭 소자를 형성한다.
- [84] 도 7을 참조하면, 도 5a의 (a) 내지 (d) 단계를 수행하여 복수의 발광 소자 각각에 투명 전극층(160)을 형성한 후, 도 7의 (j)에 도시된 바와 같이, 투명 전극층(160) 위에 저항 변화 물질로 스위칭 소자(170b)를 형성하고, I-V meter(400)의 하나의 전극은 스위칭 소자(170b)에 접촉하고, 다른 전극은 투명 전극층(160)에 접촉하여 electro-forming 공정을 수행하여, 스위칭 소자(170b) 내부에 전도성 필라멘트(183d)를 형성한다.
- [85] 그 후, 일반적인 패시베이션 물질들을 이용하여 복수의 발광 소자에 대해서 패시베이션을 수행한 후, 스위칭 소자(170b)와 접촉하도록 제 2 접촉 전극(120b)을 상부에 형성한다.
- [86] 제 3 실시예에 따른 발광 소자 디스플레이의 경우에도, 각 발광 소자에 대해서 제 1 접촉 전극(110b)과 제 2 접촉 전극(120b) 사이에 SET 전압 또는 RESET 전압을 인가하여 스위칭 소자(170b)의 스위치 상태(스위치 온/스위치 오프)를 변경하고, 스위칭 소자(170b)가 스위치 온 상태일 때, 턴온 전압이 인가되면 해당 발광 소자는 턴온되어 빛을 발생시킨다.
- [87] 이제까지 본 발명에 대하여 그 바람직한 실시예들을 중심으로 살펴보았다. 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자는 본 발명이 본 발명의 본질적인 특성에서 벗어나지 않는 범위에서 변형된 형태로 구현될 수 있음을 이해할 수 있을 것이다. 그러므로 개시된 실시예들은 한정적인 관점이 아니라 설명적인 관점에서 고려되어야 한다. 본 발명의 범위는 전술한 설명이 아니라 특허청구범위에 나타나 있으며, 그와 동등한 범위 내에 있는 모든 차이점은 본 발명에 포함된 것으로 해석되어야 할 것이다.

청구범위

- [청구항 1] 기판; 및
 상기 기판에 형성되고, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 상기 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이;를 포함하고, 상기 복수의 발광 소자 각각은
 상기 제 1 접촉 전극과 발광 소자 사이에 저항 변화 물질로 형성된 스위칭 소자가 스위치 온 상태에서, 자신에게 연결된 제 1 접촉 전극과 제 2 접촉 전극간의 전위차에 따라서 턴온되어 빛을 발생시키는 것을 특징으로 하는 발광 소자 디스플레이 장치.
- [청구항 2] 제 1 항에 있어서, 상기 복수의 발광 소자 각각은
 상기 기판에 형성된 제 1 반도체층;
 상기 제 1 반도체층에 형성된 활성층;
 상기 활성층 위에 형성된 제 2 반도체층;
 상기 제 1 반도체층에 형성되고 저항 변화 물질로 형성된 상기 스위칭 소자;
 상기 제 1 스위칭 소자 위에 형성된 상기 제 1 접촉 전극;
 상기 제 2 반도체층 위에 형성된 투명 전극층; 및
 상기 투명 전극층 위에 형성된 상기 제 2 접촉 전극;을 포함하는 것을 특징으로 하는 발광 소자 디스플레이 장치.
- [청구항 3] 제 2 항에 있어서,
 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지되는 것을 특징으로 하는 발광 소자 디스플레이 장치.
- [청구항 4] 제 3 항에 있어서,
 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프되는 것을 특징으로 하는 발광 소자 디스플레이 장치.
- [청구항 5] 기판; 및
 상기 기판에 형성되고, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 상기 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이;를 포함하고, 상기 복수의 발광소자는 저항 변화 물질로 패시베이션되고, 상기

패시베이션 물질 위에 상기 제 2 접촉 전극이 형성되며, 상기 제 2 접촉 전극과 상기 발광 소자 사이에 형성되는 스위칭 영역이 스위치 온 상태에서, 자신에게 연결된 제 1 접촉 전극과 제 2 접촉 전극간의 전위차에 따라서 턴온되어 빛을 발생시키는 것을 특징으로 하는 발광 소자 디스플레이 장치.

[청구항 6] 제 5 항에 있어서, 상기 복수의 발광 소자 각각은
상기 기판에 형성된 제 1 반도체층;
상기 제 1 반도체층에 형성된 활성층;
상기 활성층 위에 형성된 제 2 반도체층;
상기 제 1 반도체층 위에 형성된 상기 제 1 접촉 전극;
상기 제 2 반도체층 위에 형성된 투명 전극층; 및
상기 투명 전극층 위에 패시베이션 물질로 형성된 스위칭 영역 위에 형성된 상기 제 2 접촉 전극;을 포함하는 것을 특징으로 하는 발광 소자 디스플레이 장치.

[청구항 7] 제 6 항에 있어서,
상기 스위칭 영역은 저항 변화 물질에 고유한 임계 전압 이상의 전압이 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가 유지되는 것을 특징으로 하는 발광 소자 디스플레이 장치.

[청구항 8] 제 7 항에 있어서,
상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치 오프 되는 것을 특징으로 하는 발광 소자 디스플레이 장치.

[청구항 9] 기판; 및
상기 기판에 형성되고, 제 1 방향으로 서로 평행하게 형성된 복수의 제 1 접촉 전극 및 상기 제 1 방향과 직교하는 제 2 방향으로 서로 평행하게 형성된 복수의 제 2 접촉 전극에 의해서 인접하는 발광 소자들과 서로 연결되는 복수의 발광 소자를 포함하는 발광 소자 어레이;를 포함하고,
상기 복수의 발광 소자 각각은
상기 제 2 접촉 전극과 발광 소자 사이에 저항 변화 물질로 형성된 스위칭 소자가 스위치 온 상태에서, 자신에게 연결된 제 1 접촉 전극과 제 2 접촉 전극간의 전위차에 따라서 턴온되어 빛을 발생시키는 것을 특징으로 하는 발광 소자 디스플레이 장치.

[청구항 10] 제 9 항에 있어서, 상기 복수의 발광 소자 각각은
상기 기판에 형성된 제 1 반도체층;
상기 제 1 반도체층에 형성된 활성층;
상기 활성층 위에 형성된 제 2 반도체층;

상기 제 1 반도체층 위에 형성된 상기 제 1 접촉 전극;
 상기 제 2 반도체층 위에 형성된 투명 전극층;
 상기 투명 전극층 위에 저항 변화 물질로 형성된 스위칭 소자; 및
 상기 스위칭 소자 위에 형성된 상기 제 2 접촉 전극;을 포함하는 것을
 특징으로 하는 발광 소자 디스플레이 장치.

- [청구항 11] 제 10 항에 있어서,
 상기 스위칭 소자는 저항 변화 물질에 고유한 임계 전압 이상의 전압이
 인가되면 내부에 전도성 필라멘트가 형성되어 상기 저항 변화 물질의
 상태가 고저항 상태에서 저저항 상태로 변화되어 스위치 온 상태가
 유지되는 것을 특징으로 하는 발광 소자 디스플레이 장치.
- [청구항 12] 제 11 항에 있어서,
 상기 제 1 접촉 전극과 상기 제 2 접촉 전극 간에 인가되는 전압에 따라서
 상기 스위칭 소자는 내부에 전도성 필라멘트가 형성되어 스위치
 온되거나, 내부에 형성되었던 전도성 필라멘트가 소멸되어 스위치
 오프되는 것을 특징으로 하는 발광 소자 디스플레이 장치.
- [청구항 13] (a) 기판 위에 제 1 반도체층, 활성층, 및 제 2 반도체층을 순차적으로
 형성하는 단계;
 (b) 복수의 발광 소자들이 분리되고, 각 발광 소자의 제 1 반도체층의 일부
 영역이 외부로 노출되도록, 상기 제 1 반도체층, 상기 활성층, 및 상기 제 2
 반도체층을 식각하는 단계;
 (c) 상기 복수의 발광 소자들의 외부로 노출된 제 1 반도체층에 각각 저항
 변화 물질로 스위칭 소자를 형성하고, 상기 스위칭 소자에 electro-forming
 공정을 수행하는 단계;
 (d) 상기 스위칭 소자에 제 1 접촉 전극을 형성하고, 상기 제 2 반도체층
 위에 투명 전극층을 형성하는 단계; 및
 (e) 상기 투명 전극 위에 제 2 접촉 전극을 형성하는 단계를 포함하는 것을
 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.
- [청구항 14] 제 13 항에 있어서, 상기 (c) 단계에서
 상기 제 1 반도체층과 상기 스위칭 소자 간에 전압을 인가하여 상기
 스위칭 소자에 electro-forming 공정을 수행하는 것을 특징으로 하는 발광
 소자 디스플레이 장치 제조 방법.
- [청구항 15] 제 13 항에 있어서,
 상기 제 1 접촉 전극은 제 1 방향으로 인접한 발광 소자의 제 1 접촉
 전극과 연결되도록 형성되고,
 상기 제 1 방향과 직교하는 제 2 방향으로 형성된 제 2 접촉 전극은 제 2
 방향으로 인접한 발광 소자의 제 2 접촉 전극과 연결되도록 형성되는
 것을 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.
- [청구항 16] (a) 기판 위에 제 1 반도체층, 활성층, 및 제 2 반도체층을 순차적으로

형성하는 단계;

(b) 복수의 발광 소자들이 분리되고, 각 발광 소자의 제 1 반도체층의 일부 영역이 외부로 노출되도록, 상기 제 1 반도체층, 상기 활성층, 및 상기 제 2 반도체층을 식각하는 단계;

(c) 상기 복수의 발광 소자들의 외부로 노출된 제 1 반도체층에 제 1 접촉 전극을 형성하고, 상기 제 2 반도체층 위에 투명 전극층을 형성하는 단계;

(d) 저항 변화 물질로 상기 복수의 발광 소자 각각에 투명 전극층이 덮이도록 패시베이션을 형성하는 단계;

(e) 상기 패시베이션 중 상기 투명 전극층 위에 형성된 스위칭 영역에 electro-forming 공정을 수행하는 단계; 및

(f) 상기 스위칭 영역 위에 제 2 접촉 전극을 형성하는 단계를 포함하는 것을 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.

[청구항 17] 제 16 항에 있어서,

상기 (d) 단계에서, 상기 투명 전극층의 일부 영역이 노출되는 홀이 형성되도록 패시베이션이 수행되고,

상기 (e) 단계에서, 상기 홀을 통해 노출된 투명 전극층과 상기 스위칭 영역에 전압을 인가하여 상기 스위칭 영역에 electro-forming 공정을 수행하는 것을 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.

[청구항 18] 제 16 항에 있어서,

상기 제 1 접촉 전극은 제 1 방향으로 인접한 발광 소자의 제 1 접촉 전극과 연결되도록 형성되고,

상기 제 1 방향과 직교하는 제 2 방향으로 형성된 제 2 접촉 전극은 제 2 방향으로 인접한 발광 소자의 제 2 접촉 전극과 연결되도록 형성되는 것을 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.

[청구항 19] (a) 기판 위에 제 1 반도체층, 활성층, 및 제 2 반도체층을 순차적으로 형성하는 단계;

(b) 복수의 발광 소자들이 분리되고, 각 발광 소자의 제 1 반도체층의 일부 영역이 외부로 노출되도록, 상기 제 1 반도체층, 상기 활성층, 및 상기 제 2 반도체층을 식각하는 단계;

(c) 상기 복수의 발광 소자들의 외부로 노출된 제 1 반도체층에 제 1 접촉 전극을 형성하고, 상기 제 2 반도체층 위에 투명 전극층을 형성하는 단계;

(d) 저항 변화 물질로 상기 투명 전극층에 스위칭 소자를 형성하고, 상기 스위칭 소자에 electro-forming 공정을 수행하는 단계; 및

(f) 상기 스위칭 소자 위에 제 2 접촉 전극을 형성하는 단계를 포함하는 것을 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.

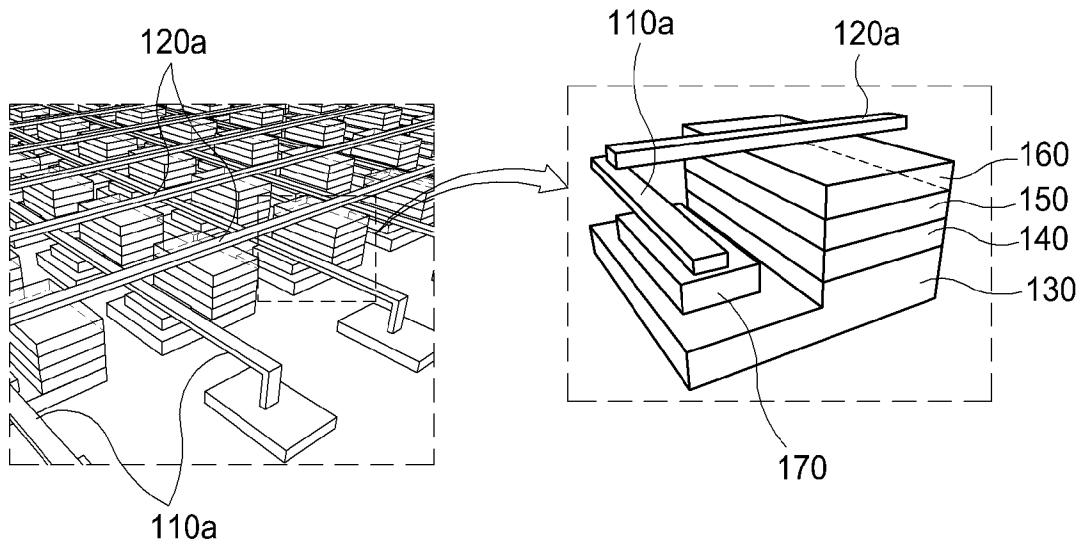
[청구항 20] 제 19 항에 있어서, 상기 (d) 단계에서

상기 투명 전극층과 상기 스위칭 소자 간에 전압을 인가하여 상기 스위칭 소자에 electro-forming 공정을 수행하는 것을 특징으로 하는 발광 소자

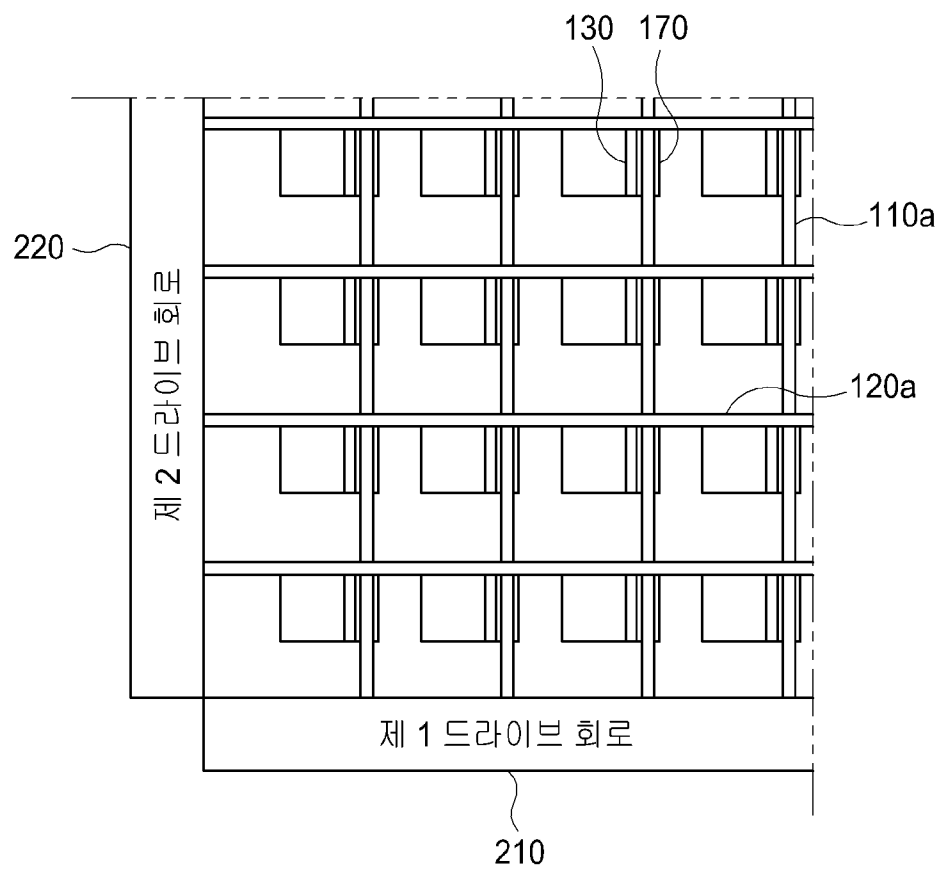
디스플레이 장치 제조 방법.

[청구항 21] 제 19 항에 있어서,
상기 제 1 접촉 전극은 제 1 방향으로 인접한 발광 소자의 제 1 접촉 전극과 연결되도록 형성되고,
상기 제 1 방향과 직교하는 제 2 방향으로 형성된 제 2 접촉 전극은 제 2 방향으로 인접한 발광 소자의 제 2 접촉 전극과 연결되도록 형성되는 것을 특징으로 하는 발광 소자 디스플레이 장치 제조 방법.

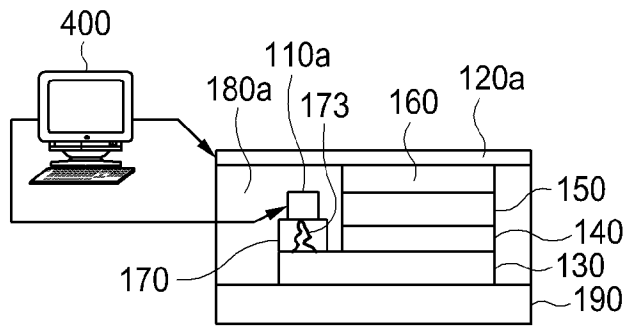
[도1]



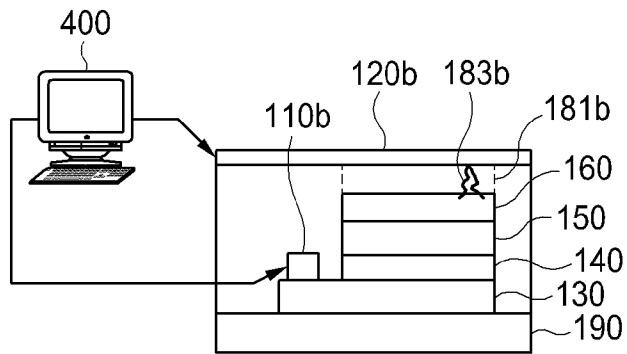
[도2]



[도3]

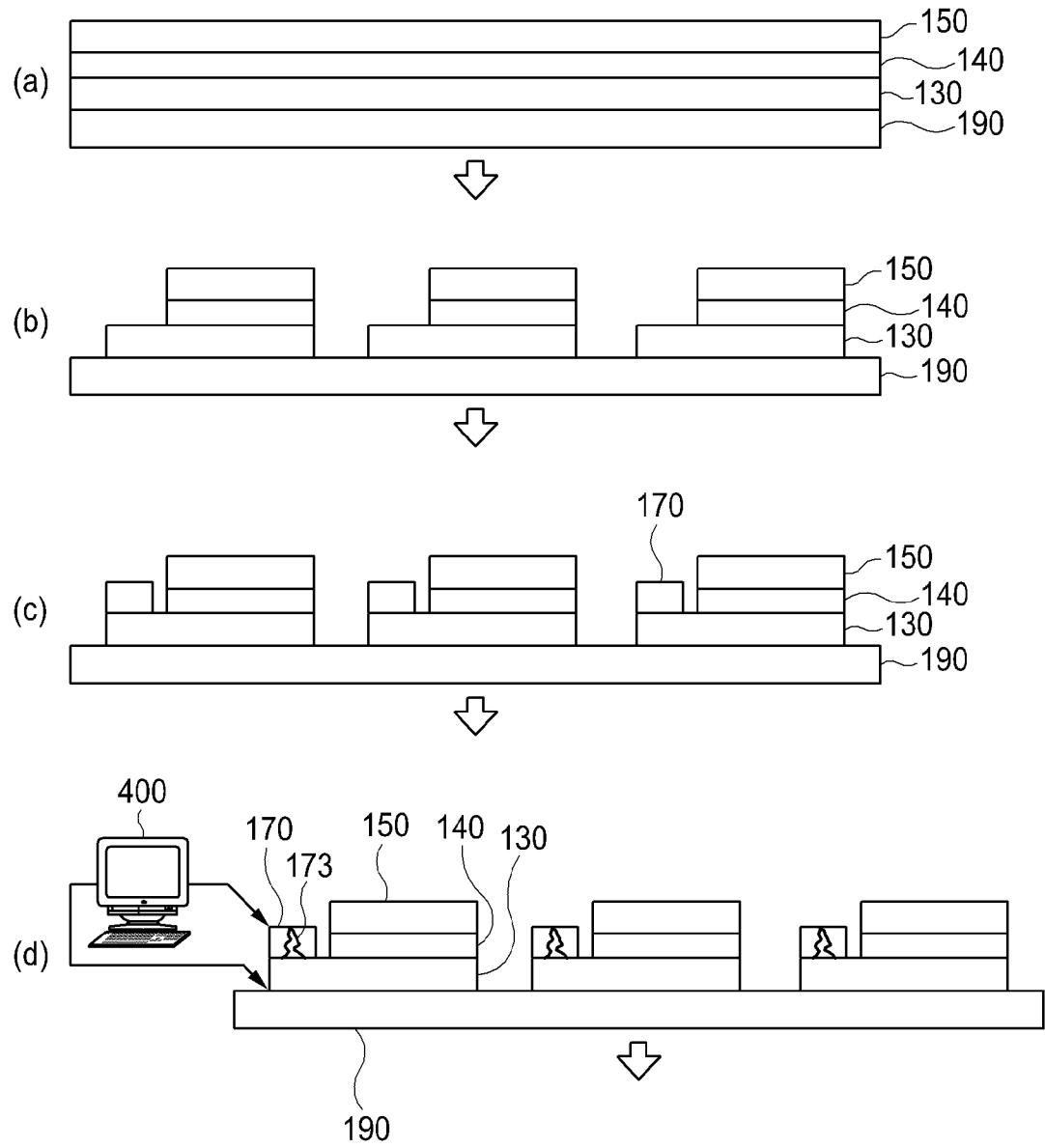


(a)

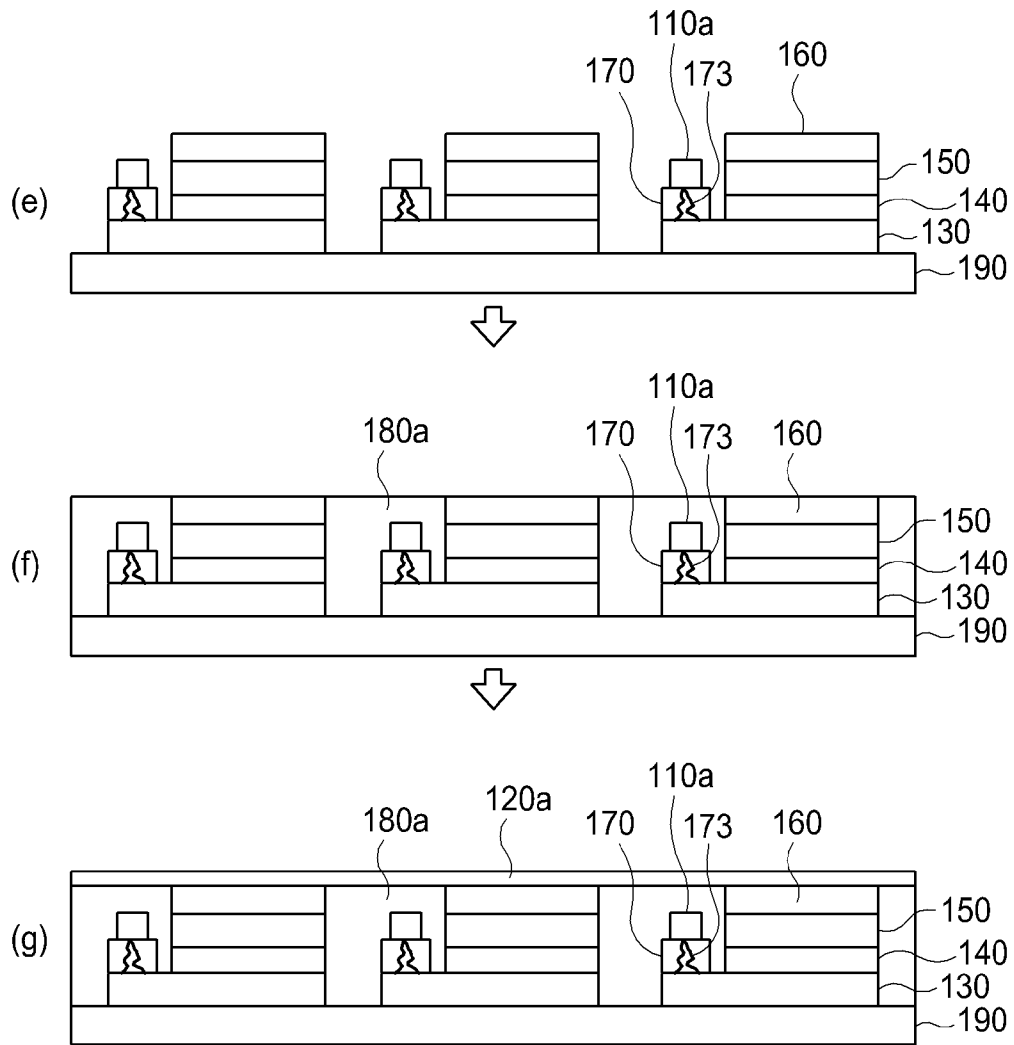


(b)

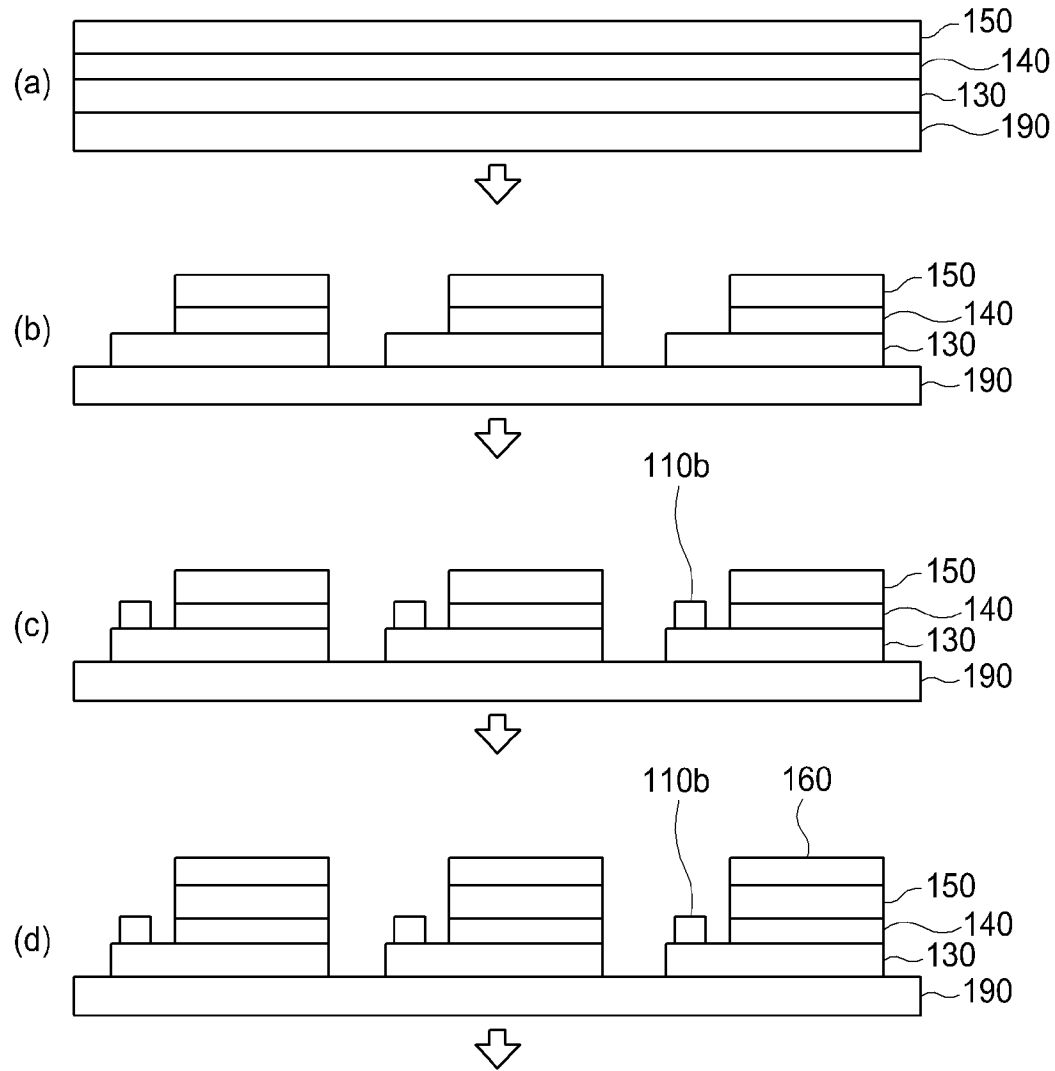
[도4a]



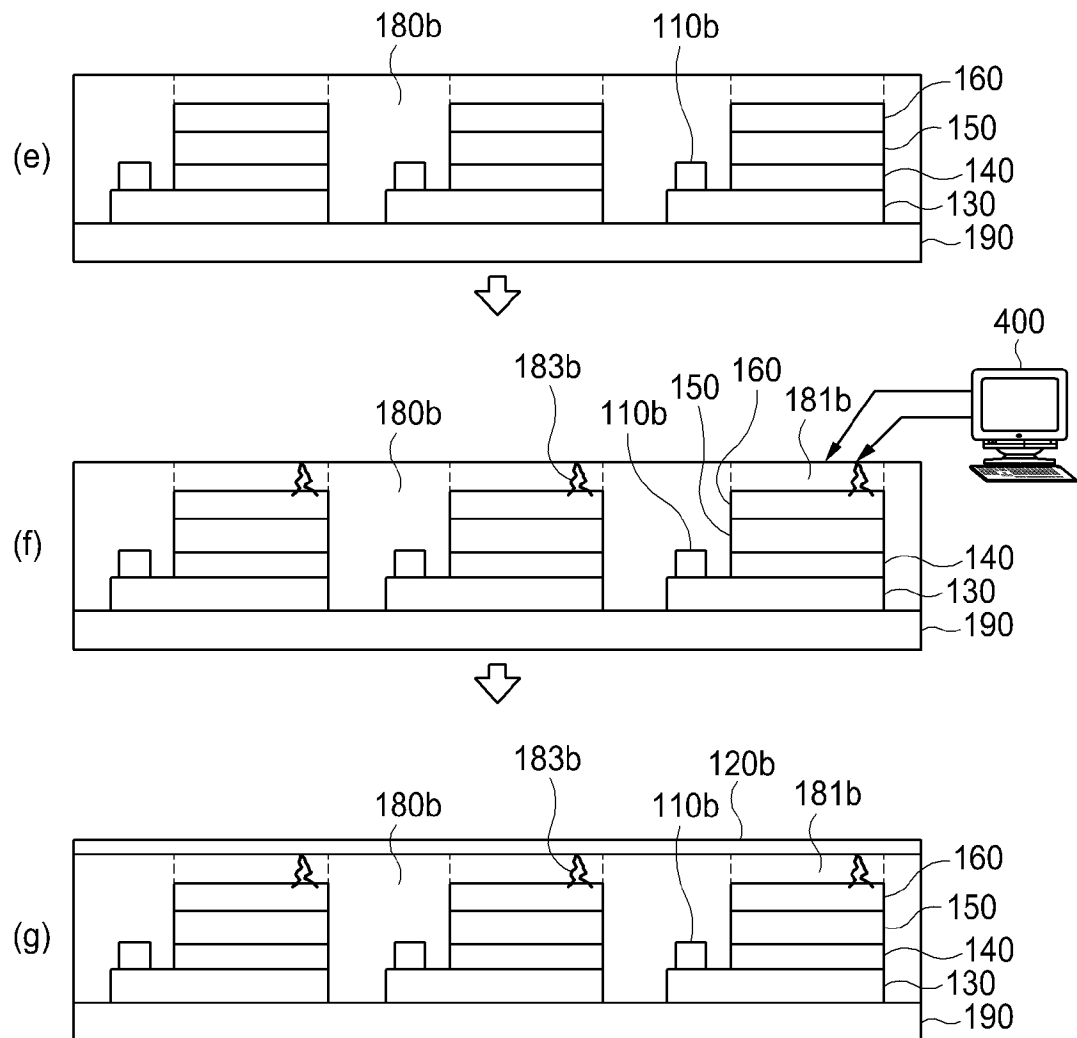
[도4b]



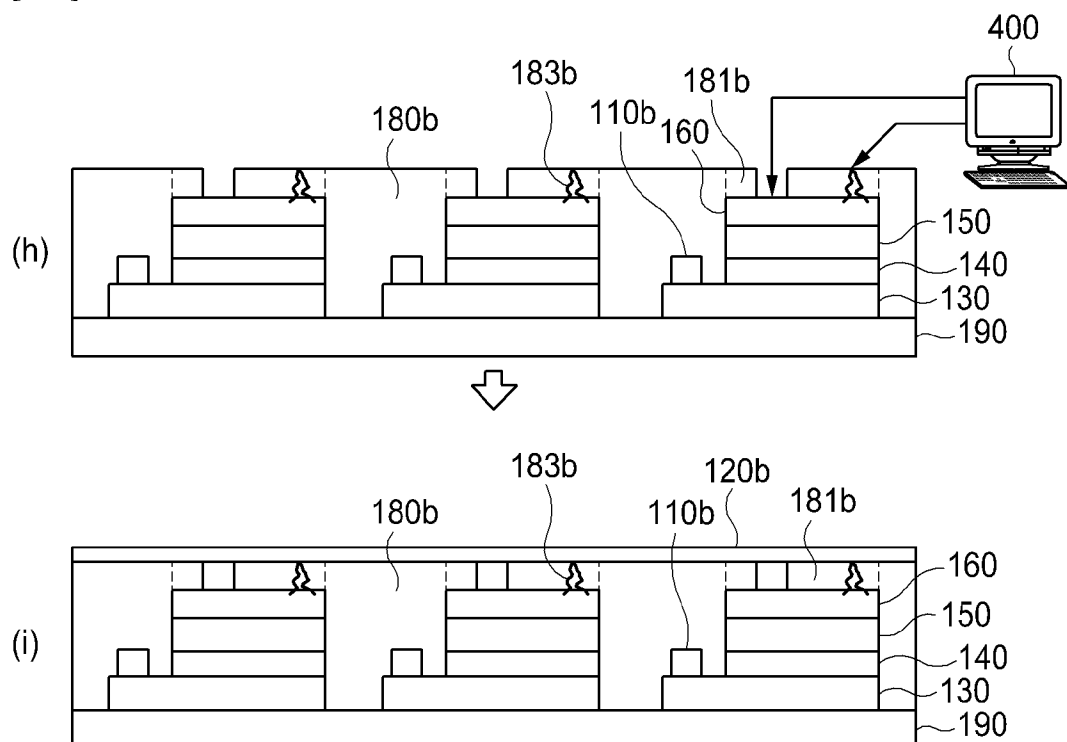
[도5a]



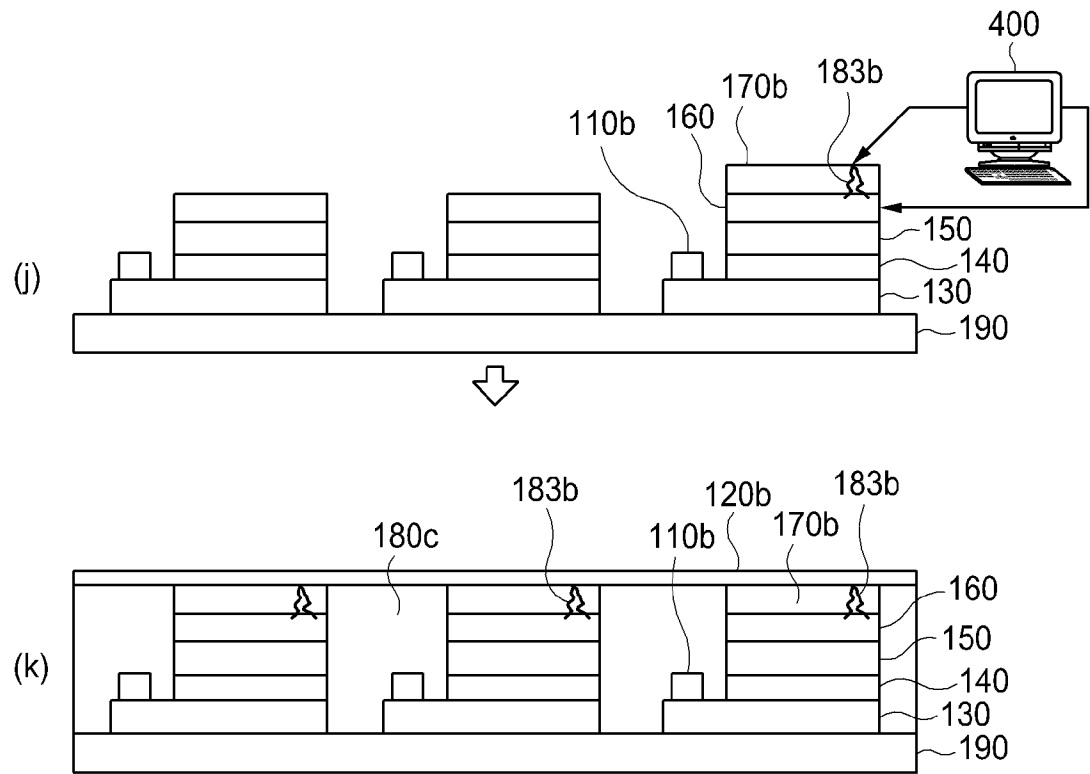
[도5b]



[도6]



[도7]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/KR2017/008011

A. CLASSIFICATION OF SUBJECT MATTER

H05B 33/12(2006.01)i, H05B 33/10(2006.01)i, H01L 27/15(2006.01)i, H01L 33/42(2010.01)i, H01L 33/38(2010.01)i, H01L 33/00(2010.01)i, H01L 45/00(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H05B 33/12; G09F 9/30; H01L 33/36; H05B 33/02; H01L 33/42; G09G 3/20; H05B 33/10; H01L 27/15; H01L 33/38; H01L 33/00; H01L 45/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Korean Utility models and applications for Utility models: IPC as above

Japanese Utility models and applications for Utility models: IPC as above

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

eKOMPASS (KIPO internal) & Keywords: light emitting element, display, substrate, electrode, orthogonal, resistance change material, switching element, electro-forming, passivation

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	KR 10-1529934 B1 (LG ELECTRONICS INC.) 18 June 2015 See paragraphs [0129], [0140]-[0142], [0147]-[0153], [0155], [0158]-[0163], claims 1, 4, 19 and figures 10a-14a.	1-21
Y	KR 10-1332686 B1 (KOREA UNIVERSITY RESEARCH AND BUSINESS FOUNDATION) 25 November 2013 See paragraphs [0035], [0041]-[0042], [0048]-[0051], claims 1, 11, 15 and figures 2, 4.	1-21
A	JP 2002-268586 A (MIYATAKE, Yozo) 20 September 2002 See abstract, claims 1-2 and figure 1.	1-21
A	KR 10-1422037 B1 (LG ELECTRONICS INC.) 23 July 2014 See claims 1-2 and figures 1, 4.	1-21
A	KR 10-2015-0112483 A (INTELLECTUAL DISCOVERY CO., LTD.) 07 October 2015 See claims 1-2, 7, 10-11 and figures 1-7.	1-21



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

“A” document defining the general state of the art which is not considered to be of particular relevance

“E” earlier application or patent but published on or after the international filing date

“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

“O” document referring to an oral disclosure, use, exhibition or other means

“P” document published prior to the international filing date but later than the priority date claimed

“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

“&” document member of the same patent family

Date of the actual completion of the international search

02 NOVEMBER 2017 (02.11.2017)

Date of mailing of the international search report

02 NOVEMBER 2017 (02.11.2017)

Name and mailing address of the ISA/KR



Korean Intellectual Property Office
Government Complex-Daejeon, 189 Sconsa-ro, Daejeon 302-701,
Republic of Korea

Facsimile No. +82-42-481-8578

Authorized officer

Telephone No.

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.

PCT/KR2017/008011

Patent document cited in search report	Publication date	Patent family member	Publication date
KR 10-1529934 B1	18/06/2015	CN 106663721 A EP 3164894 A1 US 2016-0005789 A1 US 9257482 B2 WO 2016-003019 A1	10/05/2017 10/05/2017 07/01/2016 09/02/2016 07/01/2016
KR 10-1332686 B1	25/11/2013	US 2015-0171262 A1 US 2017-0098732 A1 US 9559251 B2 WO 2014-010779 A1	18/06/2015 06/04/2017 31/01/2017 16/01/2014
JP 2002-268586 A	20/09/2002	JP 3669287 B2	06/07/2005
KR 10-1422037 B1	23/07/2014	EP 2893773 A1 KR 10-2014-0030887 A US 2015-0228865 A1 US 9711692 B2 WO 2014-038776 A1	15/07/2015 12/03/2014 13/08/2015 18/07/2017 13/03/2014
KR 10-2015-0112483 A	07/10/2015	KR 10-2015-0112482 A US 2017-0084793 A1 US 9768359 B2 WO 2015-147430 A1	07/10/2015 23/03/2017 19/09/2017 01/10/2015

A. 발명이 속하는 기술분류(국제특허분류(IPC))

H05B 33/12(2006.01)i, H05B 33/10(2006.01)i, H01L 27/15(2006.01)i, H01L 33/42(2010.01)i, H01L 33/38(2010.01)i, H01L 33/00(2010.01)i, H01L 45/00(2006.01)i

B. 조사된 분야

조사된 최소문헌(국제특허분류를 기재)

H05B 33/12; G09F 9/30; H01L 33/36; H05B 33/02; H01L 33/42; G09G 3/20; H05B 33/10; H01L 27/15; H01L 33/38; H01L 33/00; H01L 45/00

조사된 기술분야에 속하는 최소문헌 이외의 문헌

한국등록실용신안공보 및 한국공개실용신안공보: 조사된 최소문헌란에 기재된 IPC
일본등록실용신안공보 및 일본공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

국제조사에 이용된 전산 데이터베이스(데이터베이스의 명칭 및 검색어(해당하는 경우))

eKOMPASS(특허청 내부 검색시스템) & 키워드: 발광 소자, 디스플레이, 기관, 전극, 직교, 저항 변화 물질, 스위칭 소자, electro-forming, 패시베이션

C. 관련 문헌

카테고리*	인용문헌명 및 관련 구절(해당하는 경우)의 기재	관련 청구항
Y	KR 10-1529934 B1 (엘지전자 주식회사) 2015.06.18 단락 [0129], [0140]-[0142], [0147]-[0153], [0155], [0158]-[0163], 청구항 1, 4, 19 및 도면 10a-14a 참조.	1-21
Y	KR 10-1332686 B1 (고려대학교 산학협력단) 2013.11.25 단락 [0035], [0041]-[0042], [0048]-[0051], 청구항 1, 11, 15 및 도면 2, 4 참조.	1-21
A	JP 2002-268586 A (MIYATAKE, YOZO) 2002.09.20 요약, 청구항 1-2 및 도면 1 참조.	1-21
A	KR 10-1422037 B1 (엘지전자 주식회사) 2014.07.23 청구항 1-2 및 도면 1, 4 참조.	1-21
A	KR 10-2015-0112483 A (인텔렉추얼디스커버리 주식회사) 2015.10.07 청구항 1-2, 7, 10-11 및 도면 1-7 참조.	1-21

☐ 추가 문헌이 C(계속)에 기재되어 있습니다.

☒ 대응특허에 관한 별지를 참조하십시오.

* 인용된 문헌의 특별 카테고리:

“A” 특별히 관련이 없는 것으로 보이는 일반적인 기술수준을 정의한 문헌

“T” 국제출원일 또는 우선일 후에 공개된 문헌으로, 출원과 상충하지 않으며 발명의 기초가 되는 원리나 이론을 이해하기 위해 인용된 문헌

“E” 국제출원일보다 빠른 출원일 또는 우선일을 가지나 국제출원일 이후에 공개된 선출원 또는 특허 문헌

“X” 특별한 관련이 있는 문헌. 해당 문헌 하나만으로 청구된 발명의 신규성 또는 진보성이 없는 것으로 본다.

“L” 우선권 주장에 의문을 제기하는 문헌 또는 다른 인용문헌의 공개일 또는 다른 특별한 이유(이유를 명시)를 밝히기 위하여 인용된 문헌

“Y” 특별한 관련이 있는 문헌. 해당 문헌이 하나 이상의 다른 문헌과 조합하는 경우로 그 조합이 당업자에게 자명한 경우 청구된 발명은 진보성이 없는 것으로 본다.

“O” 구두 개시, 사용, 전시 또는 기타 수단을 언급하고 있는 문헌

“&” 동일한 대응특허문헌에 속하는 문헌

“P” 우선일 이후에 공개되었으나 국제출원일 이전에 공개된 문헌

국제조사의 실제 완료일

2017년 11월 02일 (02.11.2017)

국제조사보고서 발송일

2017년 11월 02일 (02.11.2017)

ISA/KR의 명칭 및 우편주소



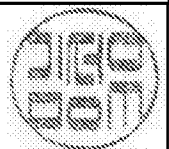
대한민국 특허청
(35208) 대전광역시 서구 청사로 189,
4동 (둔산동, 정부대전청사)

팩스 번호 +82-42-481-8578

심사관

김성우

전화번호 +82-42-481-3348



국제조사보고서에서 인용된 특허문헌	공개일	대응특허문헌	공개일
KR 10-1529934 B1	2015/06/18	CN 106663721 A EP 3164894 A1 US 2016-0005789 A1 US 9257482 B2 WO 2016-003019 A1	2017/05/10 2017/05/10 2016/01/07 2016/02/09 2016/01/07
KR 10-1332686 B1	2013/11/25	US 2015-0171262 A1 US 2017-0098732 A1 US 9559251 B2 WO 2014-010779 A1	2015/06/18 2017/04/06 2017/01/31 2014/01/16
JP 2002-268586 A	2002/09/20	JP 3669287 B2	2005/07/06
KR 10-1422037 B1	2014/07/23	EP 2893773 A1 KR 10-2014-0030887 A US 2015-0228865 A1 US 9711692 B2 WO 2014-038776 A1	2015/07/15 2014/03/12 2015/08/13 2017/07/18 2014/03/13
KR 10-2015-0112483 A	2015/10/07	KR 10-2015-0112482 A US 2017-0084793 A1 US 9768359 B2 WO 2015-147430 A1	2015/10/07 2017/03/23 2017/09/19 2015/10/01