

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012年10月4日(04.10.2012)



(10) 国際公開番号
WO 2012/131856 A1

- (51) 国際特許分類:
G09C 1/00 (2006.01)
- (21) 国際出願番号: PCT/JP2011/057480
- (22) 国際出願日: 2011年3月25日(25.03.2011)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人(米国を除く全ての指定国について): 富士通株式会社(FUJITSU LIMITED) [JP/JP]; 〒2118588 神奈川県川崎市中原区上小田中4丁目1番1号 Kanagawa (JP).
- (72) 発明者; および
- (75) 発明者/出願人(米国についてのみ): 矢嶋 純(YAJIMA, Jun) [JP/JP]; 〒2118588 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内 Kanagawa (JP). 伊豆 哲也(IZU, Tetsuya) [JP/JP]; 〒2118588 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内 Kanagawa (JP). 武仲 正彦(TAKENAKA, Masahiko) [JP/JP]; 〒2118588 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内 Kanagawa (JP).
- (74) 代理人: 酒井 昭徳(SAKAI, Akinori); 〒1006020 東京都千代田区霞が関3丁目2番5号 霞が関ビ

ルディング20階 酒井総合特許事務所 Tokyo (JP).

- (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ユーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

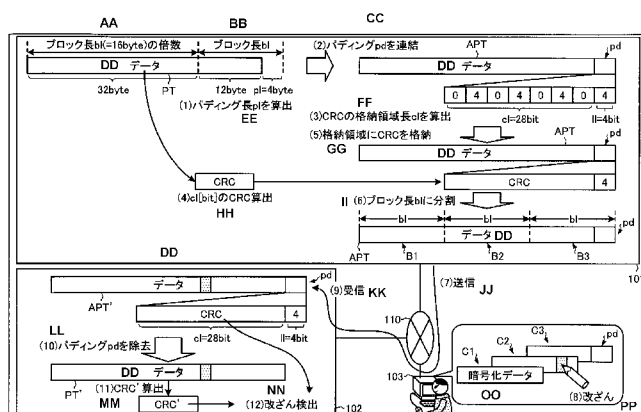
添付公開書類:

— 国際調査報告(条約第21条(3))

(54) Title: INFORMATION PROCESSING DEVICE, TAMPERING DETECTION DEVICE, INFORMATION PROCESSING METHOD, TAMPERING DETECTION METHOD, INFORMATION PROCESSING PROGRAM, AND TAMPERING DETECTION PROGRAM

(54) 発明の名称: 情報処理装置、改ざん検出装置、情報処理方法、改ざん検出方法、情報処理プログラムおよび改ざん検出プログラム

[図1]



(57) Abstract: An information processing device (101) computes a padding length (pl) of padding (pd) which is linked to plaintext (PT) which is to be encrypted. The information processing device (101) stores the padding length (pl) in the padding (pd) within the range of the computed padding length (pl), and stores a CRC in the padding (pd) which is computed from the plaintext (PT), within the range of the computed padding length (pl). The information processing device (101) encrypts the plaintext (PT) which links the padding (pd) which includes the padding length (pl) and the CRC and transmits same to a tampering detection device (102). Conversely, the tampering detection device (102) is capable of carrying out a removal of the padding (pd) and a tampering detection on the basis of the padding length (pl) and the CRC which are included in the plaintext (PT) which is decrypted from the received encrypted block.

(57) 要約:

[続葉有]

- AA Block length (bl) (=16 bytes) multiple
BB Block length (bl)
CC Link to padding (pd)
DD Data
EE Compute padding length (pl)
FF Compute CRC storage region length (cl)
GG Store CRC in storage region
HH Compute cl[bit] CRC
II Segment into block length (bl)
JJ Transmit
KK Receive
LL Remove padding (pd)
MM Compute CRC'
NN Detect tampering
OO Encrypted data
PP Tampering



情報処理装置（１０１）は、暗号化対象の平文（ＰＴ）に連結するパディング（ｐｄ）のパディング長（ｐｌ）を算出する。情報処理装置（１０１）は、算出したパディング長（ｐｌ）の範囲内でパディング（ｐｄ）にパディング長（ｐｌ）を格納し、また、算出したパディング長（ｐｌ）の範囲内でパディング（ｐｄ）に平文（ＰＴ）から算出するＣＲＣを格納する。情報処理装置（１０１）は、パディング長（ｐｌ）とＣＲＣを含むパディング（ｐｄ）を連結した平文（ＰＴ）を暗号化して改ざん検出装置（１０２）に送信する。一方、改ざん検出装置（１０２）は、受信した暗号化ブロックから復号した平文（ＰＴ）に含まれるパディング長（ｐｌ）とＣＲＣに基づいて、パディング（ｐｄ）の除去と改ざんの検出をおこなうことができる。

明 細 書

発明の名称：

情報処理装置、改ざん検出装置、情報処理方法、改ざん検出方法、情報処理プログラムおよび改ざん検出プログラム

技術分野

[0001] 本発明は、ブロック暗号を扱う情報処理装置、改ざん検出装置、情報処理方法、改ざん検出方法、情報処理プログラムおよび改ざん検出プログラムに関する。

背景技術

[0002] 近年、情報化社会において、情報を扱う際の安全性を確保することが重要となっている。情報の安全性を確保するためには、情報を秘匿するための暗号化技術および情報の改ざんを検出する技術が必要となる。

[0003] 暗号化技術には、共通鍵方式の暗号（以下、共通鍵暗号と呼ぶ）や公開鍵方式の暗号（以下、公開鍵暗号と呼ぶ）がある。共通鍵暗号は、公開鍵暗号と比較した場合、処理速度が速くコンパクトに実装できるという利点がある。このため、携帯電話やＩＣカードなどの小型機器に暗号化機能を付加する場合には、共通鍵暗号が使用される。

[0004] 共通鍵暗号の一種であるブロック暗号においては、暗号化の対象となるデータ（以下、「平文」という）をブロック単位に分割して暗号化をおこなう。暗号化がブロック単位でおこなわれるため、平文のデータ長はブロックのデータ長（以下、「ブロック長」という）の倍数である必要がある。

[0005] そのため、平文のデータ長がブロック長の倍数でない場合、パディングを平文に連結して、平文をブロック長の倍数のデータ長に加工する技術がある。連結されるパディングには、復号の際にパディングを除去するために必要な情報が含まれる。例えば、パディングには、パディングのデータ長（以下、「パディング長」という）を示す情報が含まれる。

[0006] また、情報の改ざんを検出する技術としては、例えば、ブロック長ごとに

暗号化された一連のブロック（以下、「暗号化ブロック」という）から復号した平文内のパディングの内容が、パディングの規則に則っているか否かを判定する技術がある。すなわち、暗号化ブロックの改ざんにより、復号した平文内のパディングの内容に変化があった場合には、パディングがパディングの規則を外れるため、改ざんを検出することができる。

- [0007] また、情報の改ざんを検出する技術としては、例えば、暗号化の際に、平文を識別するCRCを平文に連結する。CRCを連結した平文にさらにパディングを連結して、ブロック長の倍数のデータ長に加工して、暗号化をおこなう。そして、復号の際に、復号した平文を識別するCRCと、復号した平文に付与されていたCRCと、を比較する技術がある。すなわち、暗号化ブロックの改ざんにより、平文に変化があった場合には、復号した平文のCRCと、復号した平文に付与されていたCRCが異なるため、改ざんを検出することができる（例えば、下記特許文献1参照）。

先行技術文献

特許文献

- [0008] 特許文献1：特開2006-220747号公報

発明の概要

発明が解決しようとする課題

- [0009] しかしながら、パディングとしての規則に基づいて改ざんを検出する技術では、暗号化ブロックの改ざんにより、パディングを付与するブロック、つまり暗号文の最終ブロック以外を改ざんした場合には、改ざんを検出することができないという問題があった。
- [0010] また、上述した特許文献1にかかる技術では、固定の平文データ長のみに使用可能であり、データ長が任意の場合については全く考慮されておらず、仮に任意のデータ長について使用した場合にはCRCをあらたに連結する必要があり、データ量が増えてしまうという問題があった。そのため、リソースが厳しい組み込み環境においては、CRCを連結する領域を用意できず、

上述した特許文献 1 にかかる技術を適用することができないという問題があった。

- [0011] 本発明は、上述した従来技術による問題点を解消するため、使用リソースの増加なく平文全体の改ざんを検出できる情報処理装置、改ざん検出装置、情報処理方法、改ざん検出方法、情報処理プログラムおよび改ざん検出プログラムを提供することを目的とする。

課題を解決するための手段

- [0012] 本発明の一側面によれば、平文データのデータ長より長く、かつ、所定のブロック長の倍数となるデータ長を特定し、平文データのデータ長と特定されたデータ長との差分のデータ長を算出し、算出された差分のデータ長を示す第 1 のコードを生成し、平文データに基づいて算出される第 2 のコードを、算出された差分のデータ長から第 1 のコードのデータ長を引いた残余のデータ長以内のデータ長で生成し、生成された第 2 のコードを含み、生成された第 1 のコードを末尾とするパディングを、差分のデータ長で作成し、作成されたパディングを平文データの末尾に連結させて連結データを生成し、得られた連結データを出力する情報処理装置、情報処理方法および情報処理プログラムが提案される。
- [0013] また、本発明の一側面によれば、平文データを所定のブロック長ごとに暗号化した暗号化データを入力し、入力された暗号化データから、暗号化と復号に共通して使用される鍵を用いて復号した復号データを生成し、パディングのデータ長を格納する生成された復号データの末尾となる第 1 の領域から、第 1 のコードを抽出し、抽出された第 1 のコードが示すデータ長に基づいて、平文データから算出されたコードを格納する生成された復号データの第 2 の領域を決定し、決定された第 2 の領域から第 2 のコードを抽出し、抽出された第 1 のコードが示すデータ長となる生成された復号データの末尾領域を除いた生成された復号データの第 3 の領域から第 3 のコードを抽出し、抽出された第 3 のコードから算出される第 4 のコードを、第 2 のコードのデータ長と同一データ長で生成し、生成された第 4 のコードと第 2 のコードとの

一致判定をおこない、判定結果を出力する改ざん検出装置、改ざん検出方法および改ざん検出プログラムが提案される。

発明の効果

[0014] 本発明の一側面によれば、使用リソースの増加なく平文全体の改ざんの検出を図ることができるという効果を奏する。

図面の簡単な説明

[0015] [図1]図1は、改ざん検出の内容を示す説明図である。

[図2]図2は、実施の形態にかかる情報処理装置101または改ざん検出装置102のハードウェア構成例を示すブロック図である。

[図3]図3は、情報処理装置101の機能的構成を示すブロック図である。

[図4]図4は、改ざん検出装置102の機能的構成を示すブロック図である。

[図5]図5は、連結文A P Tのデータ構造の一例を示す説明図である。

[図6]図6は、情報処理装置101による平文P Tの暗号化の具体例1を示す説明図である。

[図7]図7は、改ざん検出装置102による改ざん検出の具体例1を示す説明図である。

[図8]図8は、情報処理装置101による平文P Tの暗号化の具体例2を示す説明図である。

[図9]図9は、改ざん検出装置102による改ざん検出の具体例2を示す説明図である。

[図10]図10は、情報処理装置101による平文P Tの暗号化の具体例3を示す説明図である。

[図11]図11は、改ざん検出装置102による改ざん検出の具体例3を示す説明図である。

[図12]図12は、情報処理装置101がおこなうパディング連結処理の詳細を示すフローチャートである。

[図13]図13は、改ざん検出装置102がおこなう改ざん検出処理の詳細を示すフローチャートである。

発明を実施するための形態

[0016] 以下に添付図面を参照して、この発明にかかる情報処理装置、改ざん検出装置、情報処理方法、改ざん検出方法、情報処理プログラムおよび改ざん検出プログラムの実施の形態を詳細に説明する。以下では、説明の簡単のため、情報処理装置と改ざん検出装置とが別の装置であるとする。しかし、情報処理装置は、改ざん検出装置の機能を併せて持っていたてもよく、改ざん検出装置は、情報処理装置の機能を併せて持っていたてもよい。

[0017] (改ざん検出の内容)

図1は、改ざん検出の一例を示す説明図である。図1において、平文PTを暗号化して送信する側の装置を情報処理装置101とする。暗号化された平文PTを受信して、暗号化された平文PTの改ざんの有無を検出する側の装置を改ざん検出装置102とする。

[0018] 情報処理装置101と改ざん検出装置102とは、ネットワーク110に接続されている。また、ネットワーク110には、攻撃者のコンピュータ103が接続されている。情報処理装置101と改ざん検出装置102とは、暗号化と復号に共通して使用できる暗号鍵（以下、「共通鍵」という）を有する。

[0019] 情報処理装置101は、共通鍵を用いたブロック暗号により平文PTを暗号化する。ブロック暗号では、情報処理装置101は、暗号化する平文PTにパディングpdを連結することにより、平文PTをブロック単位に分割できるデータ長（すなわち、ブロック長blの倍数のデータ長）に加工する必要がある。以下では、パディングpdが連結された平文PTを「連結文APT」という。

[0020] ここで、平文PTに連結されるパディングpdには、改ざん検出装置102においてパディングpdを除去するために必要なパディングpdのデータ長pl（以下、「パディング長」という）が含まれる。また、平文PTに連結されるパディングpdには、改ざん検出装置102において改ざんの検出に用いるデータが含まれる。

- [0021] 改ざん検出装置 102 は、ネットワーク 110 を介して受信された暗号化ブロックを、共通鍵を用いたブロック暗号により復号する。そして、改ざん検出装置 102 は、復号されたデータに基づいて、改ざんの有無を検出する。
- [0022] 以下では、情報処理装置 101 が、データ長が 44 [byte] の平文 P T を暗号化して改ざん検出装置 102 に送信する場合を例に挙げて、改ざん検出装置 102 における改ざんの検出の内容について説明する。ただし、ブロック長 b l は、16 [byte] であるとする。
- [0023] (1) まず、情報処理装置 101 は、送信する平文 P T のデータ長を確認して、平文 P T に連結するパディング p d のパディング長 p l を算出する。具体的には、平文 P T は、データ長が 44 [byte] であるから、ブロック長 b l = 16 [byte] の 3 倍のデータ長となる 48 [byte] に 4 [byte] 不足している。よって、情報処理装置 101 は、パディング長 p l を 4 [byte] と算出する。
- [0024] (2) 次に、情報処理装置 101 は、ブロック暗号による暗号化のために、ブロック長 b l = 16 [byte] の 3 倍となる 48 [byte] のデータ長となる連結文 A P T に平文 P T を加工する。具体的には、情報処理装置 101 は、算出したパディング長 p l = 4 [byte] のパディング p d を平文 P T の末尾に連結することにより、データ長をブロック長 b l の倍数のデータ長とする連結文 A P T を作成する。
- [0025] パディング p d には、改ざん検出装置 102 がパディング p d を除去するために必要なパディング p d のパディング長 p l の情報がパディング p d の末尾となる領域に格納されている。
- [0026] ここで、パディング長 p l の情報を格納するパディング p d の末尾となる領域（以下、「パディング長領域」という）のデータ長 l l （以下、「パディング長領域長 l l」という）は、固定長であり、平文 P T に連結されうる最長のパディング長 p l を示すことが可能なデータ長である。例えば、ブロック長 b l が 16 [byte] であれば、平文 P T に連結されうるパディン

グ p d は最長でも 16 [b y t e] であるから、16 を示すことが可能な 4 [b i t] がパディング長領域長 l l である。

[0027] 例えば、ここでのパディング p d としては、p k c s # 7 に記載されたパディング方式に基づいて「04040404」が採用される。ただし、「04040404」は、16 進数表記である。これにより、改ざん検出装置 102 は、パディング p d の末尾 4 [b i t] となるパディング長領域が示す 4 を参照して、パディング長 p l が 4 [b y t e] であると判断できる。

[0028] (3) 次に、情報処理装置 101 は、平文 P T から算出されるコードを格納するパディング p d 内の領域（以下、「格納領域」という）のデータ長 c l（以下、「格納領域長」という）を算出する。平文 P T から算出されるコードとしては、例えば、平文 P T の C R C を採用できる。

[0029] 具体的には、例えば、情報処理装置 101 は、パディング長領域を除いたパディング p d 内の領域を C R C の格納領域とする。よって、格納領域長 c l は、パディング長 p l = 4 [b y t e] から、パディング長領域長 l l = 4 [b i t] を除いた 28 [b i t] である。

[0030] (4) そして、情報処理装置 101 は、算出した格納領域長 c l と同一データ長の C R C を平文 P T から算出する。すなわち、情報処理装置 101 は、平文 P T から 28 [b i t] の C R C を算出する。

[0031] (5) 情報処理装置 101 は、算出した 28 [b i t] の C R C をパディング p d 内の格納領域に格納する。情報処理装置 101 は、結果として、連結文 A P T 内のパディング p d を、末尾となるパディング長領域にパディング長 p l を含み、格納領域に算出した C R C を含むパディング p d に加工する。

[0032] (6) そして、情報処理装置 101 は、連結文 A P T を、ブロック長 b l = 16 [b y t e] ごとに分割する。ここでは、連結文 A P T のデータ長は 48 [b y t e] であるから、連結文 A P T は 3 ブロックに分割される。ここで、分割されたブロックを、先頭からそれぞれブロック B 1 ~ B 3 とする。

- [0033] (7) 情報処理装置 101 は、分割したブロック B1～B3 を、ブロック暗号により暗号化して、改ざん検出装置 102 に送信する。ここで、ブロック暗号により暗号化されたブロック B1～B3 を、それぞれ暗号化ブロック C1～C3 とする。
- [0034] (8) ここで、情報処理装置 101 により送信された暗号化ブロック C1～C3 が、攻撃者のコンピュータ 103 でキャプチャされ、暗号化ブロック C2 の一部が改ざんされたとする。
- [0035] (9) 改ざん検出装置 102 は、暗号化ブロック C1～C3 を受信する。そして、改ざん検出装置 102 は、受信した暗号化ブロック C1～C3 から、ブロックを復号する。そして、改ざん検出装置 102 は、復号したブロックを連結させて連結文 APT' を作成する。
- [0036] しかしながら、暗号化ブロック C2 が改ざんされているため、改ざん検出装置 102 が暗号化ブロック C2 に基づいて作成した連結文 APT' は、情報処理装置 101 での連結文 APT とは異なるデータになっている。
- [0037] (10) 改ざん検出装置 102 は、連結文 APT' の末尾のパディング長領域が示す 4 を参照して、パディング長 pl が 4 [byte] であると特定し、連結文 APT' の末尾から 4 [byte] のパディング pd を除去して平文 PT' を作成する。しかしながら、暗号化ブロック C2 の改ざんの影響により、改ざん検出装置 102 が作成した平文 PT' は、情報処理装置 101 での平文 PT とは異なるデータになっている。
- [0038] (11) 次に、改ざん検出装置 102 は、平文 PT' から算出されるコードを、格納領域長 cl と同一データ長で算出する。具体的には、改ざん検出装置 102 は、パディング長 pl = 4 [byte] とパディング長領域長 l = 4 [bit] より、格納領域長 cl は 28 [bit] であると特定する。そして、改ざん検出装置 102 は、平文 PT' から 28 [bit] の CRC' を算出する。ここで、平文 PT' は平文 PT とは異なるデータになっているため、算出される CRC' は、情報処理装置 101 での CRC とは異なるデータになる。

- [0039] (12) 改ざん検出装置 102 は、特定された 28 [bit] の格納領域から、平文 P T の CRC を抽出する。そして、改ざん検出装置 102 は、算出した CRC' と、パディング p d から抽出した CRC との一致判定をおこなう。そして、改ざん検出装置 102 は、判定結果を出力する。
- [0040] 具体的には、CRC' と CRC とが異なるデータであれば、改ざん検出装置 102 は、平文 P T' は情報処理装置 101 での平文 P T とは異なるデータであると判定でき、改ざんがあったことを出力する。また、CRC' と CRC とが同一のデータであれば、改ざん検出装置 102 は、平文 P T' は情報処理装置 101 での平文 P T のままであると判定でき、改ざんされていないことを出力する。
- [0041] 以上のように、情報処理装置 101 は、パディング p d に平文 P T から算出されるコードを格納しておく。そして、改ざん検出装置 102 は、復号した平文 P T' 全体から算出されるコードとパディング p d に格納された平文 P T から算出されたコードとの一致判定をおこなう。これにより、改ざん検出装置 102 は、改ざんにより平文 P T のどの部分が変化した場合であっても改ざんを検出することができる。
- [0042] また、情報処理装置 101 は、平文 P T に連結するパディングのパディング長 p l を算出してから、算出したパディング長 p l の範囲内で平文 P T から算出するコードの格納領域長 c l を算出する。そして、情報処理装置 101 は、算出した格納領域長 c l と同一データ長以下の長さで平文 P T から算出するコードを生成し、格納領域に格納する。これにより、連結文 A P T のデータ長の増加を防止し、リソースの使用量の削減をおこなうことができる。
- [0043] また、情報処理装置 101 は、格納領域を算出する際に、パディング長領域を確保しておく。これにより、改ざん検出装置 102 は、末尾のパディング長領域のコードが示すデータ長に基づいて、改ざんが検出されなかった連結文 A P T から、パディング p d を除去して、情報処理装置 101 での平文 P T と同一の平文 P T を得ることができる。

[0044] (情報処理装置 101 または改ざん検出装置 102 のハードウェア構成例)

図 2 は、実施の形態にかかる情報処理装置 101 または改ざん検出装置 102 のハードウェア構成例を示すブロック図である。実施の形態では、情報処理装置 101 と改ざん検出装置 102 とは、同一のハードウェア構成であるとする。

[0045] 図 2 において、情報処理装置 101 または改ざん検出装置 102 は、CPU (Central Processing Unit) 201 と、ROM (Read-Only Memory) 202 と、RAM (Random Access Memory) 203 と、HDD (Hard Disk Drive) 204 と、暗号化回路 205 と、I/F (Interface) 206 と、ディスプレイ 207 と、キーボード 208 と、を備えている。また、各構成部はバス 200 によってそれぞれ接続されている。

[0046] ここで、CPU 201 は、情報処理装置 101 または改ざん検出装置 102 の全体の制御を司る。ROM 202 は、ブートプログラムなどのプログラムを記憶している。また、ROM 202 は、API (Application Programming Interface) を記憶している。RAM 203 は、CPU 201 のワークエリアとして使用される。HDD 204 は、CPU 201 の制御にしたがって内蔵するハードディスクに対するデータのリード／ライトを制御する駆動装置である。暗号化回路 205 は、データを暗号化したり、暗号化されたデータを復号する。

[0047] インターフェース (以下、「I/F」と略する。) 206 は、通信回線を通じて LAN (Local Area Network)、WAN (Wide Area Network)、インターネットなどのネットワーク 110 に接続され、このネットワーク 110 を介して他の装置に接続される。そして、I/F 206 は、ネットワーク 110 と内部のインターフェースを司り、外部装置からのデータの入出力を制御する。I/F 206 には、たとえばモデムや LAN アダプタなどを採用することができる。

[0048] ディスプレイ 207 は、カーソル、アイコンあるいはツールボックスをは

じめ、文書、画像、機能情報などのデータを表示する。このディスプレイ 207 は、たとえば、CRT、TFT 液晶ディスプレイ、プラズマディスプレイなどを採用することができる。キーボード 208 は、文字、数字、各種指示などの入力のためのキーを備え、データの入力をおこなう。また、タッチパネル式の入力パッドやテンキーなどであってもよい。

[0049] 次に、図 3 および図 4 を用いて、情報処理装置 101 の機能および改ざん検出装置 102 の機能について説明する。ただし、1 装置が情報処理装置 101 の機能と改ざん検出装置 102 の機能とを併せて持ってもよい。

[0050] (情報処理装置 101 の機能的構成例)

まず、図 3 を用いて、情報処理装置 101 の機能的構成例について説明する。

[0051] 図 3 は、情報処理装置 101 の機能的構成を示すブロック図である。情報処理装置 101 は、特定部 301 と、算出部 302 と、第 1 の生成部 303 と、第 2 の生成部 304 と、作成部 305 と、連結部 306 と、出力部 307 と、暗号化部 308 と、第 3 の生成部 309 と、を含む構成である。この制御部となる機能（特定部 301 ～暗号化部 308）は、具体的には、例えば、図 2 に示した ROM 202、RAM 203 などの記憶装置に記憶されたプログラムを CPU 201 に実行させることにより、または、I/F 206 により、その機能を実現する。なお、各機能部によって処理されたデータは、RAM 203 などの記憶領域に記憶される。

[0052] 特定部 301 は、平文データのデータ長より長く、かつ、所定のブロック長 b の倍数となるデータ長を特定する機能を有する。ここで、平文データとは、ブロック暗号による暗号化の対象となるデータであり、上述した平文 PT である。所定のブロック長 b とは、ブロック暗号に規定される分割単位となる 1 ブロックのデータ長であり、例えば、上述したブロック長 $b = 16$ [byte] である。

[0053] 具体的には、例えば、特定部 301 は、平文データのデータ長より長く、かつ、所定のブロック長 b の倍数となるデータ長群の中において、最も短

いデータ長を特定する。すなわち、特定部301は、平文PTを最小で何ブロックに分割すれば暗号化可能かを判断して、暗号化に必要なとなる最小のブロック数におけるデータ長を算出する。より具体的には、例えば、特定部301は、ブロック長b1が16 [byte]、平文PTが44 [byte]とすると、平文PTは最小3ブロックに分割すれば暗号化可能であるため、ブロック長b1の3倍の48 [byte]を特定する。

[0054] これにより、特定部301は、平文PTが最小何ブロックに分割すればブロック暗号化できるかに基づいて、連結文APTのデータ長となるブロック長b1の倍数のデータ長を特定することができる。ここで、特定部301が連結文APTのデータ長を特定することにより、作成される連結文APTのデータ長を制限することができる。

[0055] 算出部302は、平文データのデータ長と特定部301によって特定されたデータ長との差分のデータ長を算出する機能を有する。ここで、差分のデータ長とは、パディング長p1となるデータ長である。具体的には、例えば、算出部302は、平文PTが44 [byte]、特定部301によって特定されたデータ長が48 [byte]とすると、パディング長p1となる差分のデータ長4 [byte]を算出する。これにより、算出部302は、パディング長p1を算出できる。

[0056] 第1の生成部303は、算出部302によって算出された差分のデータ長を示す第1のコードを生成する機能を有する。ここで、第1のコードとは、差分のデータ長を示す2進数のコードである。

[0057] 具体的には、例えば、第1の生成部303は、差分のデータ長を示す第1のコードを、所定のブロック長b1を示すことができる最も短いデータ長で生成する。ここで、所定のブロック長b1を示すことができる最も短いデータ長とは、パディング長p1となりうる最長のデータ長であるブロック長b1を示すために必要かつ最も短いデータ長である。

[0058] より具体的には、例えば、第1の生成部303は、ブロック長b1が16 [byte]、差分のデータ長が4 [byte]であれば、16を示すこと

ができる最も短いデータ長の4 [b i t] で、差分のデータ長4 [b y t e] を示す第1のコードを生成する。すなわち、第1の生成部303は、差分のデータ長4 [b y t e] を示すコード4 (16進数表記、なお、2進数表記では「0100」である) を生成する。

[0059] これにより、第1の生成部303は、改ざん検出装置102においてパディングp dを除去するために必要となるパディング長p lを示すコードを生成することができる。

[0060] 第2の生成部304は、平文データに基づいて算出される第2のコードを、差分のデータ長から第1の生成部303によって生成された第1のコードのデータ長を引いた残余のデータ長以内のデータ長で生成する機能を有する。ここで、第2のコードとは、平文P Tから算出されたコードであり、例えば、平文P Tからハッシュ関数により算出したハッシュ値 (例えば、C R C) 、または、平文P Tから算出したパリティ符号である。第1のコードのデータ長とは、上述したパディング長領域長l l以下である。

[0061] 具体的には、例えば、第2の生成部304は、平文データから算出する第2のコードを、差分のデータ長から第1のコードのデータ長を引いた残余のデータ長で生成する機能を有する。より具体的には、例えば、パディング長p lを4 [b y t e] 、パディング長領域長l lを4 [b i t] とすると、残余のデータ長は28 [b i t] となるから、第2の生成部304は、平文P TからC R Cを28 [b i t] で生成する。

[0062] ここで、C R Cの算出には、例えば、ROM202に記憶されているA P Iを用いる。ROM202に複数のデータ長のC R Cのそれぞれを算出する複数のA P Iを記憶しておき、算出するC R Cのデータ長に応じてA P Iを使い分けてC R Cを算出してもよい。また、ROM202には算出するC R Cのうち、最長のデータ長のC R Cを算出するA P Iのみを記憶しておき、必要なデータ長に応じて算出したC R Cの一部を抜き出してもよい。

[0063] これにより、第2の生成部304は、改ざん検出装置102における改ざんの検出の指標となる平文P Tから算出するコードを、格納領域長c lで生

成することができる。

[0064] 作成部305は、第2の生成部304によって生成された第2のコードを含み、第1のコードを末尾とするパディングを、差分のデータ長で作成する機能を有する。具体的には、例えば、作成部305は、第1のコードを末尾とし、第2のコードを先頭とするパディングを作成する。

[0065] より具体的には、例えば、作成部305は、第1のコードを末尾とし、第2のコードを先頭とするパディングを作成する。より具体的には、例えば、作成部305は、パディング長 p_l を示すコードを末尾とし、平文PTから算出するCRCを先頭とするパディング p_d を、算出されたパディング長 p_l で作成する。パディング長 p_l を7 [byte] とし、CRCを32 [bit] の「63350373」とすると、パディング p_d は、パディング長 p_l を示す「7」を末尾とし、「63350373」を先頭とする7 [byte] の「63350373070707」となる。なお、パディング p_d は、16進数表記である。

[0066] また、パディング長 p_l を4 [byte] とし、CRCを28 [bit] の「3F459A1」とすると、パディング p_d は、パディング長 p_l を示す「4」を末尾とし、「3F459A1」を先頭とするデータ長4 [byte] の「3F459A14」となる。なお、パディング p_d は、16進数表記である。

[0067] また、具体的には、例えば、作成部305は、第1のコードを末尾とし、第2のコードを第1のコードの先頭と隣接させたパディングを、差分のデータ長で作成する。より具体的には、例えば、作成部305は、パディング長 p_l を示すコードを末尾とし、平文PTから算出するCRCをパディング長 p_l を示すコードの先頭と隣接させたパディング p_d を、算出されたパディング長 p_l で作成する。ここで、パディング長 p_l を7 [byte] とし、CRCを32 [bit] の「63350373」とする場合を想定する。この場合、パディング p_d は、パディング長 p_l を示す「7」を末尾とし、「63350373」をパディング長 p_l を示すコードの先頭と隣接させた7

[byte] の「07070633503737」となる。なお、パディング p d は、16 進数表記である。

[0068] また、作成部 305 は、第 3 の生成部 309 によって生成されたパディング長 p l に対応するコードを、パディング長領域と格納領域以外の領域に格納してもよい。

[0069] これにより、作成部 305 は、改ざん検出装置 102 において、パディング p d の除去に必要となるパディング長と、改ざんの検出の指標となる平文 P T から算出するコードと、を含むパディング p d を作成することができる。また、第 3 の生成部 309 によって生成された改ざん検出装置 102 においてパディング長 p l が正しいかを判定する指標となるコードをさらに含むパディングを作成することができる。

[0070] 連結部 306 は、作成部 305 によって作成されたパディングを平文データの末尾に連結させて連結データを生成する機能を有する。ここで、連結データとは、上述した連結文 A P T である。具体的には、例えば、連結部 306 は、平文 P T の末尾にパディング p d を連結させて、データ長がブロック長 b l の倍数となる連結文 A P T を生成する。これにより、連結部 306 は、ブロック暗号による暗号化が可能となるデータ長がブロック長 b l の倍数となる連結文 A P T を生成することができる。

[0071] 出力部 307 は、連結部 306 によって得られた連結データを出力する機能を有する。具体的には、例えば、出力部 307 は、I / F 206 によりネットワーク 110 を介して他の装置に連結文 A P T を送信する。また、出力部 307 は、光ディスクドライブを介して光ディスクに連結文 A P T を出力する。

[0072] 出力部 307 は、暗号化部 308 によって所定のブロック長 b l ごとに暗号化された暗号化連結データを出力する機能を有する。ここで、暗号化連結データとは、連結文 A P T をブロック長 b l ごとに暗号化して生成した 1 暗号化ブロック、または、一連の暗号化ブロックである。

[0073] 具体的には、例えば、出力部 307 は、I / F 206 によりネットワーク

110を介して改ざん検出装置102に、連結文APTをブロック長b1ごとに暗号化して生成した暗号化ブロックを送信する。また、暗号化部308による暗号化の際に、初期化ベクトルIVを使用した場合は、初期化ベクトルIVを暗号化ブロックと併せて送信する。なお、初期化ベクトルIVは、秘匿された情報である必要はなく、暗号化せずに送信されてもよい。また、出力部307は、光ディスクドライブを介して光ディスクに、連結文APTをブロック長b1ごとに暗号化して生成した暗号化ブロックを出力する。

[0074] 暗号化部308は、連結データを、暗号化と復号に共通して使用される鍵を用いて所定のブロック長b1ごとに暗号化する機能を有する。暗号化と復号に共通して使用される鍵とは、共通鍵である。具体的には、例えば、暗号化部308は、連結文APTをブロック長b1ごとに分割して、共通鍵を用いたブロック暗号により、暗号化して、暗号化ブロックを生成する。

[0075] より具体的には、例えば、暗号化部308は、DES (Data Encryption Standard) 方式やAES方式 (Advanced Encryption Standard) の暗号化回路205を用いて暗号化をおこなう。DES方式ではブロック長b1=8 [byte] であり、AES方式ではブロック長b1=16 [byte] である。また、各暗号化方式には複数の動作モードが規定されており、それらの動作モードに応じて、具体的な暗号化および復号化処理がおこなわれる。

[0076] 動作モードとしては、DES方式、AES方式ともに、ECB (Electronic Codebook) モードとCBC (Cipher Block Chaining) モードとCFB (Cipher Feedback) モードとOFB (Output Feedback) モードとCTR (Counter) モードが利用できる。なお、暗号化に使用される初期化ベクトルIVとしては、例えば、暗号化ごとに生成された乱数を採用できる。

[0077] これにより、暗号化部308は、共通鍵を用いたブロック暗号により、連結文APTをブロック長b1ごとに暗号化して、連結文APTの秘匿性を確保することができる。

[0078] 第3の生成部309は、第1のコードを特定する第3のコードを、差分のデータ長から第1のコードのデータ長と所定のデータ長とを引いた残余のデータ長で生成する機能を有する。ここで、第3のコードとは、パディング長 p に対応するコードである。

[0079] 具体的には、例えば、第3の生成部309は、パディング長を示す1byteコードを連続して並べたコードの先頭から抽出した残余の領域のデータ長分のコードを生成する。これにより、第3の生成部309は、改ざん検出装置102にて、パディング長 p が正しいかを判定する指標となるコードを生成できる。

[0080] (改ざん検出装置102の機能的構成例)

次に、まず、図4を用いて、改ざん検出装置102の機能的構成例について説明する。

[0081] 図4は、改ざん検出装置102の機能的構成を示すブロック図である。改ざん検出装置102は、入力部401と、復号部402と、第1の抽出部403と、決定部404と、第2の抽出部405と、第3の抽出部406と、生成部407と、判定部408と、出力部409と、を含む構成である。この制御部となる機能(入力部401～出力部409)は、具体的には、たとえば、図2に示したROM202、RAM203などの記憶装置に記憶されたプログラムをCPU201に実行させることにより、または、I/F206により、その機能を実現する。なお、各機能部によって処理されたデータは、RAM203などの記憶領域に記憶される。

[0082] 入力部401は、平文データを所定のブロック長 b ごとに暗号化した暗号化データを入力する機能を有する。ここで、平文データとは、上述した平文PTである。暗号化データとは、上述した暗号化ブロックである。

[0083] 具体的には、例えば、入力部401は、I/F206によりネットワーク110を介して情報処理装置101から、暗号化ブロックを受信する。また、入力部401は、光ディスクドライブを介して光ディスクから、暗号化ブロックを読み取る。これにより、入力部401は、改ざん検出の対象となる

暗号化ブロックを入力することができる。

[0084] 復号部402は、入力部401によって入力された暗号化データから、暗号化と復号に共通して使用される鍵を用いて復号した復号データを生成する機能を有する。暗号化と復号に共通して使用される鍵とは、共通鍵である。復号データとは、改ざんされていない暗号化ブロックから復号した場合は、情報処理装置101での連結文APTである。ただし、復号データとは、改ざんされた暗号化ブロックから復号した場合は、情報処理装置101での連結文APTとは内容の異なる連結文APT'となる。

[0085] 具体的には、例えば、復号部402は、共通鍵を用いたブロック暗号のCBCモードにより、初期化ベクトルIV (Initial Vector) と暗号化ブロックから、連結文APTまたは、連結文APT'を復号する。なお、初期化ベクトルIVは、情報処理装置101が暗号化に使用した初期化ベクトルIVと同一データである。これにより、復号部402は、暗号化ブロックから、連結文を復号できる。

[0086] 第1の抽出部403は、パディングpdのデータ長を格納する復号データの末尾となる第1の領域から、第1のコードを抽出する機能を有する。ここで、第1の領域とは、上述したパディング長領域である。第1のコードとは、暗号化ブロックの改ざんがなかった場合、または、パディングpdに改ざんの影響がなかった場合、パディング長p1である。一方、第1のコードとは、パディングpdに改ざんの影響があった場合、無意味なコードである。

[0087] 具体的には、例えば、第1の抽出部403は、復号部402によって復号された連結文の末尾4 [bit] を参照して、パディング長p1と推定される4 [byte] を抽出する。これにより、第1の抽出部403は、パディング長p1と推定されるデータ長を抽出できる。

[0088] 決定部404は、第1の抽出部403によって抽出された第1のコードが示すデータ長に基づいて、平文データから算出されたコードを格納する復号データの第2の領域を決定する機能を有する。ここで、第2の領域とは、第1の抽出部403によって抽出されたパディング長p1から推定される平文

P Tから算出されたコードの格納領域である。

[0089] 具体的には、例えば、決定部404は、第1の領域の先頭と接する領域であって、第1のコードが示すデータ長から第1の領域のデータ長を引いた残余のデータ長の領域を、第2の領域に決定する。より具体的には、例えば、第1の抽出部403は、パディング長p lが4 [byte]であれば、パディング長領域の先頭と接する28 [bit]の領域を格納領域に決定する。これにより、決定部404は、情報処理装置101が平文P Tから算出したコードを格納した格納領域と推定される領域を決定することができる。

[0090] また、例えば、決定部404は、第2の領域の先頭に接する復号データ内の領域であって、第1のコードが示すデータ長から第1のコードのデータ長と所定のデータ長とを引いた残余のデータ長の領域を、第4の領域として決定する。これにより、決定部404は、情報処理装置101がパディングに対応するコードを格納した領域と推定される領域を決定することができる。

[0091] 第2の抽出部405は、決定部404によって決定された第2の領域から第2のコードを抽出する機能を有する。ここで、第2のコードとは、暗号化ブロックが改ざんされなかった場合、または、パディングp dに改ざんの影響がなかった場合、情報処理装置101が格納した平文P Tから算出されたコード（例えば、CRC）である。一方、第2のコードとは、パディングp dに改ざんの影響があった場合、改ざんの影響を受けた無意味なコードである。

[0092] 具体的には、例えば、第2の抽出部405は、CRCの格納領域として推定された領域から、情報処理装置101が格納したCRC、または、改ざんの影響を受けた無意味なコードを抽出する。これにより、第2の抽出部405は、改ざんの検出の指標となるコードを抽出することができる。

[0093] 第3の抽出部406は、第1のコードが示すデータ長となる復号データの末尾領域を除いた復号データの第3の領域から第3のコードを抽出する機能を有する。ここで、末尾領域とは、復号部402によって復号された連結文の末尾となる領域であり、暗号化ブロックが改ざんされなかった場合、また

は、パディング p d に改ざんの影響がない場合、パディング p d である。一方、末尾領域とは、復号部 402 によって復号された連結文の末尾となる領域であり、パディング p d に改ざんの影響があった場合、無意味な領域である。

[0094] 具体的には、例えば、第3の抽出部 406 は、パディング p d と推定される末尾データを除いた情報処理装置 101 での平文 P T、または、改ざんされた平文 P T' を抽出する。これにより、第3の抽出部 406 は、改ざんの検出の対象となる平文を抽出することができる。

[0095] 生成部 407 は、第3の抽出部 406 によって抽出された第3のコードを特定する第4のコードを、第2のコードのデータ長と同一データ長で生成する機能を有する。第4のコードとは、第3のコードを特定するコードであり、例えば、第3のコードからハッシュ関数により得られるハッシュ値（例えば、CRC）、第3のコードから得られるパリティ符号である。

[0096] 具体的には、例えば、第2のコードが 28 [bit] であれば、第3のコードから 28 [bit] の CRC を生成する。これにより、生成部 407 は、情報処理装置 101 での平文 P T から算出されるコード、または、改ざんされた平文 P T' から算出されるコードを生成することができる。または第2のコードの長さは鍵と同様に事前に共有しておいてもよい。

[0097] 判定部 408 は、生成部 407 によって生成された第4のコードと第2のコードとの一致判定をおこなう機能を有する。具体的には、例えば、判定部 408 は、平文 P T から算出した CRC とパディング p d に格納されていた CRC との一致判定をおこなう。

[0098] また、判定部 408 は、暗号化ブロックの改ざんの影響を受けた平文 P T' から算出した CRC' とパディング p d に格納されていた CRC との一致判定をおこなう。また、判定部 408 は、暗号化ブロックの改ざんの影響を受けた平文 P T' から算出した CRC' と暗号化ブロックの改ざんの影響を受けたパディング p d に格納されていた CRC' との一致判定をおこなう。

- [0099] これにより、判定部408は、第3の抽出部406に抽出された平文が改ざんの影響を受けていない場合は、一致判定により一致すると判定され、改ざんなしと判定できる。また、判定部408は、第3の抽出部406に抽出された平文が改ざんの影響を受けている場合は、一致判定により一致しないと判定され、改ざんありと判定できる。
- [0100] また、判定部408は、第4の抽出部410によって抽出された第5のコードにより特定されるコードと第1のコードとの一致判定をおこなう機能を有する。具体的には、情報処理装置101が格納したパディング長 p 1に対応するコードから、第1の抽出部403が抽出したコードが正しいコードか判定する。これにより、判定部408は、正しいコードでない場合は、改ざんありと判定できる。
- [0101] 出力部409は、判定部408によって判定された判定結果を出力する機能を有する。具体的には、例えば、出力部409は、ディスプレイ207に、第4のコードと第2のコードとが一致したこと、すなわち、受信した暗号化ブロックは改ざんされていないことを出力する。また、出力部409は、ディスプレイ207に、第4のコードと第2のコードとが一致していないこと、すなわち、受信した暗号化ブロックは改ざんされていることを出力する。
- [0102] これにより、出力部409は、受信した暗号化ブロックの改ざんの有無、すなわち、第3の抽出部406によって抽出された平文に改ざんの影響があるか否かを、出力することができる。また復号結果の復号データをディスクに出力する。
- [0103] 第4の抽出部410は、第1のコードを特定するコードを格納する第4の領域から第5のコードを抽出する機能を有する。具体的には、例えば、第4の抽出部410は、決定部404によって決定された情報処理装置101がパディング長 p 1に対応するコードを格納したと推定される領域に格納されているコードを抽出する。これにより、第4の抽出部410は、パディング p dが改ざんの影響を受けていない場合は、情報処理装置101が格納した

パディング長 p_l に対応するコードを抽出できる。

[0104] (連結文 APT のデータ構造)

次に、図 5 を用いて、連結文 APT のデータ構造について説明する。

[0105] 図 5 は、連結文 APT のデータ構造の一例を示す説明図である。ここで、平文 $PT_1 \sim PT_7$ は、ブロック暗号により暗号化される平文 PT である。ここでは、ブロック長 b_l を 16 [byte] とする。平文 PT に連結されるパディング p_d は、末尾をパディング長領域とし、CRC の格納領域を含む。

[0106] CRC の格納領域は、パディング長領域の先頭に接する領域である。パディング長領域長 l_l は、ブロック長 $b_l = 16$ [byte] を示すために必要な最小限のデータ長となる 4 [bit] である。CRC の格納領域長 c_l は、最大 32 [bit] である。パディング p_d の内容は、16 進数表記とする。ただし、CRC は、「\$」で示す。

[0107] また、パディング p_d は、パディング長領域と格納領域とを除いた残余の領域がある場合、パディング長 p_l に対応するコードを残余の領域に格納する。パディング長 p_l に対応するコードとは、パディング長を示す 1 byte コードを連続して並べたコードの先頭から抽出した残余の領域のデータ長分のコードである。

[0108] 平文 PT_1 は、ブロック長 b_l の倍数長より 15 [byte] 長いデータ長のデータである。そのため、平文 PT_1 を、ブロック暗号により暗号化するためには、1 [byte] のパディング p_d が必要となる。パディング p_d は、末尾 4 [bit] となるパディング長領域にパディング長 p_l である 1 [byte] を示す 1 を含み、パディング長領域の先頭に接する残余の 4 [bit] となる格納領域に平文 PT_1 から得られた CRC を含む。

[0109] 平文 PT_2 は、ブロック長 b_l の倍数長より 14 [byte] 長いデータ長のデータである。そのため、平文 PT_2 を、ブロック暗号により暗号化するためには、2 [byte] のパディング p_d が必要となる。パディング p_d は、末尾 4 [bit] となるパディング長領域にパディング長 p_l である

2 [byte] を示す 2 を含み、パディング長領域の先頭に接する残余の 12 [bit] となる格納領域に平文 PT2 から得られた CRC を含む。

[0110] 平文 PT3 は、ブロック長 b_l の倍数長より 13 [byte] 長いデータ長のデータである。そのため、平文 PT3 を、ブロック暗号により暗号化するためには、3 [byte] のパディング p_d が必要となる。パディング p_d は、末尾 4 [bit] となるパディング長領域にパディング長 p_l である 3 [byte] を示す 3 を含み、パディング長領域の先頭に接する残余の 20 [bit] となる格納領域に平文 PT3 から得られた CRC を含む。

[0111] 平文 PT4 は、ブロック長 b_l の倍数長より 12 [byte] 長いデータ長のデータである。そのため、平文 PT4 を、ブロック暗号により暗号化するためには、4 [byte] のパディング p_d が必要となる。パディング p_d は、末尾 4 [bit] となるパディング長領域にパディング長 p_l である 4 [byte] を示す 4 を含み、パディング長領域の先頭に接する残余の 28 [bit] となる格納領域に平文 PT4 から得られた CRC を含む。

[0112] 平文 PT5 は、ブロック長 b_l の倍数長より 11 [byte] 長いデータ長のデータである。そのため、平文 PT5 を、ブロック暗号により暗号化するためには、5 [byte] のパディング p_d が必要となる。パディング p_d は、末尾 4 [bit] となるパディング長領域にパディング長 p_l である 5 [byte] を示す 5 を含み、パディング長領域の先頭に接する残余の 36 [bit] のうちの 32 [bit] となる格納領域に平文 PT5 から得られた CRC を含む。

[0113] また、パディング p_d は、残余の 4 [bit] に、パディング長 $p_l = 5$ [byte] に対応するコード「0」を含む。コード「0」とは、パディング長 p_l を示す 1 byte コードを連続して並べた「05050505…」の先頭 4 [bit] である。

[0114] 平文 PT6 は、ブロック長 b_l の倍数長より 10 [byte] 長いデータ長のデータである。そのため、平文 PT6 を、ブロック暗号により暗号化するためには、6 [byte] のパディング p_d が必要となる。パディング p

dは、末尾4 [b i t] となるパディング長領域にパディング長p lである6 [b y t e] を示す6を含み、パディング長領域の先頭に接する残余の44 [b i t] のうちの32 [b i t] となる格納領域に平文P T 6から得られたC R Cを含む。

[0115] また、パディング p_d は、残余の $12 [bit]$ に、パディング長 $p_l = 6 [byte]$ に対応するコード「060」を含む。コード「060」とは、パディング長 p_l を示す $1 byte$ コードを連続して並べた「06060606…」の先頭 $12 [bit]$ である。

[0116] 平文PT7は、ブロック長b1の倍数長のデータである。しかし、パディングpdを連結しない場合、パディングpdを連結していないことを示す情報を平文PT7に連結する必要がある、結果として、平文PT7は、ブロック長b1の倍数長とならない。すなわち、平文PT7が、ブロック長b1の倍数長のデータであっても、パディングpdを連結する必要がある。

[0117] そのため、平文PT7を、ブロック暗号により暗号化するためには、16 [b y t e] のパディングp dが必要となる。パディングp dは、末尾4 [b i t] となるパディング長領域にパディング長p lである16 [b y t e]]を示す「0」を含み、パディング長領域の先頭に接する残余の124 [b i t] のうちの32 [b i t] となる格納領域に平文PT7から得られたC RCを含む。

[0118] また、パディング p d は、残余の 92 [b i t] に、パディング長 p l = 16 [b y t e] に対応するコード「10101010101010101010101」を含む。コード「10101010101010101010101010101」とは、パディング長 p l を示す 1 b y t e コードを連続して並べた「10101010101010101010101010101010101010…」の先頭 92 [b i t] である。

[0119] ここで、格納領域としては、パディング p d の先頭となる最大 3 2 [b i t] の領域を採用してもよい。また、格納領域として、閾値 3 2 [b i t] を設けず、パディング p d の残余の全ての領域を採用してもよい。

[0120] 格納領域に格納される平文PTから算出するコードとして、ハッシュ値を採用してもよい。また、格納領域に格納される平文PTから算出するコードとして、パリティを採用してもよい。また、パディング長p lに対応するコードとして、ハッシュ値を採用してもよいし、パリティを採用してもよい。

[0121] 各データ長のCRCを算出する場合は、各データ長に対応するCRC計算関数によりCRCを算出してもよい。また、パディング長p lに関わらず、所定のデータ長でCRCを算出して、先頭から必要なデータ長のコードを抽出して算出してもよい。例えば、情報処理装置101は、パディング長p lが8 [b i t] の場合に、32 [b i t] のCRCを算出し、CRCの先頭4 [b i t] を抽出して、格納領域に格納する。

[0122] (改ざん検出の具体例1)

次に、図6および図7を用いて、改ざん検出の具体例1について説明する。ここでは、情報処理装置101は、ブロック暗号のCBCモードにより暗号化をおこなう。また、改ざん検出装置102は、ブロック暗号のCBCモードにより復号をおこなう。

[0123] 図6は、情報処理装置101による平文PTの暗号化の具体例1を示す説明図である。ここで、情報処理装置101は、ブロック長b lの倍数長より9 [b y t e] 長いデータ長となる平文PTを暗号化する。

[0124] よって、情報処理装置101は、ブロック暗号による暗号化のために、平文PTに7 [b y t e] のパディングp dを連結して連結文APTを生成する。次に、情報処理装置101は、連結文APTをブロック長b lごとに分割して、ブロックB1～Bnを生成する。そして、情報処理装置101は、ブロックB1～Bnを、ブロック暗号のCBCモードにより暗号化して、暗号化ブロックC1～Cnを生成する。

[0125] 具体的には、情報処理装置101は、末尾をパディング長p l=7 [b y t e] を示す7とし、32 [b i t] のCRC「63350373」を含み、残余をパディング長p l=7 [b y t e] に対応する「07070」とするパディングp dを、平文PTに連結する。

- [0126] 次に、情報処理装置 101 は、パディング p_d を連結した連結文 APT をブロック長 b_l ごとに分割して、ブロック $B_1 \sim B_n$ を生成する。生成されたブロック B_n には、パディング p_d が含まれる。
- [0127] そして、情報処理装置 101 は、生成されたブロック $B_1 \sim B_n$ ごとに暗号化して、暗号化ブロック $C_1 \sim C_n$ を生成する。例えば、情報処理装置 101 は、先頭から 1 番目のブロック B_1 を暗号化する場合、ブロック B_1 と初期化ベクトル IV との排他的論理和をとり、共通鍵で暗号化して、暗号化ブロック C_1 を生成する。また、情報処理装置 101 は、先頭から i 番目のブロック B_i を暗号化する場合、ブロック B_i と暗号化ブロック C_{i-1} との排他的論理和をとり、共通鍵で暗号化して、暗号化ブロック C_i を生成する。
- [0128] 情報処理装置 101 は、生成した暗号化ブロック $C_1 \sim C_n$ を改ざん検出装置 102 に送信する。次に、送信された暗号化ブロック $C_1 \sim C_n$ を受信した改ざん検出装置 102 による改ざんの検出について説明する。
- [0129] 図 7 は、改ざん検出装置 102 による改ざん検出の具体例 1 を示す説明図である。ここで、情報処理装置 101 により送信された図 6 に示した暗号化ブロック $C_1 \sim C_n$ は、改ざんされずに改ざん検出装置 102 に受信されたとする。そして、改ざん検出装置 102 は、受信した暗号化ブロック $C_1 \sim C_n$ の改ざんの有無を検出する。
- [0130] 具体的には、まず、改ざん検出装置 102 は、暗号化ブロック $C_1 \sim C_n$ からブロック $B_1 \sim B_n$ を復号する。例えば、改ざん検出装置 102 は、先頭から 1 番目の暗号化ブロック C_1 を復号する場合、暗号化ブロック C_1 を共通鍵で復号して、初期化ベクトル IV との排他的論理和をとって、ブロック B_1 を生成する。また、改ざん検出装置 102 は、先頭から i 番目の暗号化ブロック C_i を復号する場合、暗号化ブロック C_i を共通鍵で復号して、暗号化ブロック C_{i-1} との排他的論理和をとり、ブロック B_i を生成する。
- [0131] 次に、改ざん検出装置 102 は、生成した最終ブロック B_n の末尾となる

パディング長領域からパディング長 p_l を抽出する。ここで、改ざん検出装置 102 は、パディング p_d の末尾 7 を抽出し、パディング長 p_l を 7 [byte] と判断する。

[0132] 改ざん検出装置 102 は、抽出したパディング長 $p_l = 7$ [byte] が正しいか否かを判断するため、パディング p_d から、パディング長 p_l に対応するコードを抽出する。パディング長 p_l に対応するコードとして、「07070」が抽出される。パディング長 p_l に対応するコードは、「07070」であり、抽出されたコードと同一であるため、改ざん検出装置 102 は、パディング長 $p_l = 7$ [byte] を正しいと判断する。

[0133] また、改ざん検出装置 102 は、パディング p_d から CRC を抽出する。改ざん検出装置 102 は、パディング長 p_l が 7 [byte] であるから、CRC の格納領域長は、32 [bit] であると判断する。そして、改ざん検出装置 102 は、CRC の格納領域から、CRC 「63350373」を抽出する。

[0134] 改ざん検出装置 102 は、復号したブロック B_n の末尾データ 7 [byte] をパディング p_d と判断して除去し、平文 P_T を生成する。改ざん検出装置 102 は、パディング p_d を除去した平文 P_T から 32 [bit] の CRC を生成する。

[0135] ここで、改ざん検出装置 102 は、抽出した CRC と生成した CRC との一致判定をおこない、改ざんの有無を検出する。改ざん検出装置 102 により生成された平文 P_T が情報処理装置 101 の平文 P_T と同一であれば、それぞれの平文 P_T から生成される CRC も同一となる。

[0136] ここでは、暗号化ブロック $C_1 \sim C_n$ の改ざんがなかったので、改ざん検出装置 102 により生成された CRC と情報処理装置 101 によりパディング p_d に格納された CRC とは同一となる。よって、改ざん検出装置 102 は、受信した暗号化ブロック $C_1 \sim C_n$ の改ざんはなく、改ざん検出装置 102 にてパディング p_d を除去して得た平文 P_T は、情報処理装置 101 の平文 P_T のままであると判断する。

[0137] (改ざん検出の具体例2)

次に、図8および図9を用いて、改ざん検出の具体例2について説明する。ここでは、情報処理装置101は、ブロック暗号のCBCモードにより暗号化をおこなう。また、改ざん検出装置102は、ブロック暗号のCBCモードにより復号をおこなう。

[0138] 図8は、情報処理装置101による平文PTの暗号化の具体例2を示す説明図である。ここで、図6と同様にして、情報処理装置101は、ブロック長blの倍数長より9[byte]長いデータ長となる平文PTを暗号化する。そして、暗号化ブロックC1~Cnを改ざん検出装置102に送信する。

[0139] ただし、送信された暗号化ブロックC1~Cnは、送信途中で攻撃者によりキャプチャされたとする。そして、攻撃者により、暗号化ブロックCn-1が改ざんされ、暗号化ブロックCn-1'に変化したとする。

[0140] 図9は、改ざん検出装置102による改ざん検出の具体例2を示す説明図である。ここで、図8に示した暗号化ブロックC1~Cn-2, Cn-1', Cnは、改ざん検出装置102に受信されたとする。そして、改ざん検出装置102は、受信した暗号化ブロックC1~Cn-2, Cn-1', Cnの改ざんの有無を検出する。

[0141] ここで、改ざん検出装置102により復号されたブロックのうち、改ざんされた暗号化ブロックCn-1'に基づいて復号されたブロックは、情報処理装置101のブロックB1~Bnとは異なるブロックとなる。すなわち、情報処理装置101の復号によりブロックBn-1, Bnが生成されるべき暗号化ブロックCn-1', Cnからは、ブロックBn-1, Bnとは異なるブロックBn-1', Bn'が生成される。これにより、パディングpdの内容が変化することになる。

[0142] ここで、改ざん検出装置102は、生成した最終ブロックBn'の末尾となるパディング長領域からパディング長plを抽出する。ここで、改ざん検出装置102は、末尾6を抽出し、パディング長plを6[byte]と判

断する。

[0143] 改ざん検出装置 102 は、抽出したパディング長 $p_l = 6$ [byte] が正しいか否かを判断するため、パディング p_d から、パディング長 p_l に対応するコードを抽出する。パディング p_d が変化したため、パディング長 p_l に対応するコードとして「651」が抽出される。パディング長 p_l に対応するコードは、「060」であり、抽出されたコードとは異なるため、改ざん検出装置 102 は、パディング長 $p_l = 6$ [byte] を誤りと判断する。

[0144] これにより、改ざん検出装置 102 は、暗号化ブロックの改ざんにより、パディング p_d が変化していると判断する。そして、改ざん検出装置 102 は、CRC の一致判定をおこなわずに、改ざん検出装置 102 にてパディング p_d を除去して得た平文 PT の内容は、暗号化ブロックの改ざんの影響を受けて変化していると判断する。

[0145] なお、CRC の一致判定によっても改ざんが検出される。改ざん検出装置 102 は、パディング p_d から CRC を抽出する。改ざん検出装置 102 は、パディング長 p_l が 6 [byte] であるから、CRC の格納領域長は、32 [bit] であると判断する。そして、改ざん検出装置 102 は、CRC の格納領域から、CRC' 「651988243A」を抽出する。

[0146] 改ざん検出装置 102 は、復号したブロック B_n' の末尾データ 6 [byte] をパディング p_d と判断して除去し、平文を生成する。ブロック B_{n-1}' 、 B_n' は改ざんの影響を受けているため、情報処理装置 101 での平文 PT とは異なる平文 PT' が生成される。改ざん検出装置 102 は、パディング p_d を除去した平文 PT' から 32 [bit] の CRC' ' を生成する。

[0147] ここで、改ざん検出装置 102 は、抽出した CRC' と生成した CRC' ' との一致判定をおこない、改ざんの有無を検出する。改ざん検出装置 102 により生成された平文 PT' が情報処理装置 101 の平文 PT と同一であれば、それぞれの平文から生成される CRC も同一となる。

[0148] ここでは、暗号化ブロック C_{n-1}' の改ざんの影響により、格納された CRC が変化し、CRC' となっている。また、暗号化ブロック C_{n-1}' の改ざんの影響により変化した平文 P_T' から CRC' ' が生成される。すなわち、パディング p_d に格納された CRC' と改ざん検出装置 102 により生成された CRC' ' は異なる。よって、改ざん検出装置 102 は、改ざん検出装置 102 にてパディング p_d を除去して得た平文 P_T の内容は、暗号化ブロックの改ざんの影響を受けて変化していると判断できる。

[0149] (改ざん検出の具体例 3)

次に、図 10 および図 11 を用いて、改ざん検出の具体例 3 について説明する。ここでは、情報処理装置 101 は、ブロック暗号の CBC モードにより暗号化をおこなう。また、改ざん検出装置 102 は、ブロック暗号の CBC モードにより復号をおこなう。

[0150] 図 10 は、情報処理装置 101 による平文 P_T の暗号化の具体例 3 を示す説明図である。ここで、図 6 と同様にして、情報処理装置 101 は、ブロック長 b_l の倍数長より 9 [byte] 長いデータ長となる平文 P_T を暗号化する。そして、暗号化ブロック $C_1 \sim C_n$ を改ざん検出装置 102 に送信する。

[0151] ただし、送信された暗号化ブロック $C_1 \sim C_n$ は、送信途中で攻撃者によりキャプチャされたとする。そして、攻撃者により、暗号化ブロック C_2 が改ざんされ、暗号化ブロック C_2' に変化したとする。

[0152] 図 11 は、改ざん検出装置 102 による改ざん検出の具体例 3 を示す説明図である。ここで、図 10 に示した暗号化ブロック C_1 , C_2' , $C_3 \sim C_{n-1}$, C_n は、改ざん検出装置 102 に受信されたとする。そして、改ざん検出装置 102 は、受信した暗号化ブロック C_1 , C_2' , $C_3 \sim C_{n-1}$, C_n の改ざんの有無を検出する。

[0153] ここで、改ざん検出装置 102 により復号されたブロックのうち、改ざんされた暗号化ブロック C_2' に基づいて復号されたブロックは、情報処理装置 101 のブロック $B_1 \sim B_n$ とは異なるブロックとなる。すなわち、情報

処理装置 101 の復号によりブロック B2, B3 が生成されるべき暗号化ブロック C2' C3 からは、ブロック B2, B3 とは異なるブロック B2', B3' が生成される。これにより、パディング p d の内容は変化しない。

[0154] ここで、改ざん検出装置 102 は、生成した最終ブロック B n の末尾となるパディング長領域からパディング長 p l を抽出する。ここで、改ざん検出装置 102 は、末尾 7 を抽出し、パディング長 p l を 7 [byte] と判断する。

[0155] 改ざん検出装置 102 は、抽出したパディング長 p l = 7 [byte] が正しいか否かを判断するため、パディング p d から、パディング長 p l に対応するコードを抽出する。パディング p d は変化していないため、パディング長 p l に対応するコードとして「07070」が抽出される。パディング長 p l に対応するコードは、「07070」であり、抽出されたコードと同一であるため、改ざん検出装置 102 は、パディング長 p l = 7 [byte] を正しいと判断する。

[0156] 改ざん検出装置 102 は、パディング p d から CRC を抽出する。改ざん検出装置 102 は、パディング長 p l が 7 [byte] であるから、CRC の格納領域長は、32 [bit] であると判断する。そして、改ざん検出装置 102 は、CRC の格納領域から、CRC 「63350373」を抽出する。

[0157] 改ざん検出装置 102 は、復号したブロック B n の末尾データ 7 [byte] をパディング p d と判断して除去し、平文を生成する。ブロック B2', B3' は改ざんの影響を受けているため、情報処理装置 101 での平文 P T とは異なる平文 P T' が生成される。改ざん検出装置 102 は、パディング p d を除去した平文 P T' から 32 [bit] の CRC' を生成する。

[0158] ここで、改ざん検出装置 102 は、抽出した CRC と生成した CRC' との一致判定をおこない、改ざんの有無を検出する。改ざん検出装置 102 により生成された平文 P T' が情報処理装置 101 の平文 P T と同一であれば、それぞれの平文から生成される CRC も同一となる。

[0159] ここでは、暗号化ブロック $C2'$ の改ざんの影響により変化した平文 PT' から CRC' が生成される。すなわち、パディング pd に格納された CRC と改ざん検出装置 102 により生成された CRC' は異なる。よって、改ざん検出装置 102 は、改ざん検出装置 102 にてパディング pd を除去して得た平文 PT の内容は、暗号化ブロックの改ざんの影響を受けて変化していると判断できる。

[0160] (情報処理装置 101 がおこなうパディング連結処理の詳細)

次に、図 12 を用いて、情報処理装置 101 がおこなうパディング連結処理の詳細について説明する。

[0161] 図 12 は、情報処理装置 101 がおこなうパディング連結処理の詳細を示すフローチャートである。まず、CPU 201 は、平文 PT の入力があったか否か判定する (ステップ S1201)。平文 PT の入力がない場合 (ステップ S1201: No)、ステップ S1201 に戻り、CPU 201 は、平文 PT の入力を待つ。一方、平文 PT の入力があった場合 (ステップ S1201: Yes)、ステップ S1202 に移行する。

[0162] 次に、CPU 201 は、入力された平文 PT に連結するパディング pd のパディング長 pl を算出する (ステップ S1202)。そして、CPU 201 は、平文 PT の末尾に算出したパディング長 pl のパディング pd を連結する (ステップ S1203)。

[0163] 次に、CPU 201 は、算出したパディング長 pl に応じた CRC を算出する (ステップ S1204)。そして、CPU 201 は、算出した CRC を、パディング pd の CRC の格納領域に格納する (ステップ S1205)。

[0164] 次に、CPU 201 は、 CRC を格納した連結文 APT を、ブロック長 bl ごとに、ブロック暗号の CBC モードにより暗号化する (ステップ S1206)。そして、CPU 201 は、暗号化した暗号化ブロックを出力して (ステップ S1207)、パディング連結処理を終了する。

[0165] これにより、情報処理装置 101 は、結果として、パディング長 pl を示すコードを末尾に含み、平文 PT から算出されるコードを格納領域に含むパ

ディング p d を作成できる。また、情報処理装置 101 は、結果として、パディング p d にパディング長領域と格納領域とを除いた残余の領域がある場合、パディング長 p l に対応するコードを残余の領域に含むパディング p d を作成できる。そして、情報処理装置 101 は、入力された平文 P T に作成したパディング p d を連結して、連結文 A P T を作成することができる。

[0166] (改ざん検出装置 102 がおこなう改ざん検出処理の詳細)

次に、図 13 を用いて、改ざん検出装置 102 がおこなう改ざん検出処理の詳細について説明する。

[0167] 図 13 は、改ざん検出装置 102 がおこなう改ざん検出処理の詳細を示すフローチャートである。まず、CPU 201 は、暗号化ブロックの入力があったか判定する (ステップ S 1301)。暗号化ブロックの入力がない場合 (ステップ S 1301 : No)、ステップ S 1301 に戻り、CPU 201 は、暗号化ブロックの入力を待つ。一方、暗号化ブロックの入力があった場合 (ステップ S 1301 : Yes)、ステップ S 1302 に移行する。

[0168] 次に、CPU 201 は、ブロック暗号の CBC モードにより、暗号化ブロックから平文を復号する (ステップ S 1302)。そして、CPU 201 は、末尾からパディング長 p l を抽出し、パディング長 p l に基づいて CRC の格納領域長を算出する (ステップ S 1303)。次に、CPU 201 は、格納領域から CRC を抽出する (ステップ S 1304)。

[0169] そして、CPU 201 は、パディング長 p l が 4 [byte] 以下か否かを判定する (ステップ S 1305)。パディング長 p l が 4 [byte] 以下である場合 (ステップ S 1305 : Yes)、ステップ S 1308 に移行する。

[0170] 一方、パディング長 p l が 4 [byte] 以下ではない場合 (ステップ S 1305 : No)、CPU 201 は、パディング長 p l が正しいか否かを判定する (ステップ S 1306)。パディング長 p l が正しい場合 (ステップ S 1306 : Yes)、ステップ S 1308 に移行する。

[0171] 一方、パディング長 p l が誤りである場合 (ステップ S 1306 : No)

、CPU 201は、改ざんありと判断し、判断結果を出力して（ステップS 1307）、改ざん検出処理を終了する。

[0172] ステップS 1308にて、CPU 201は、復号した平文からパディングp dを除去する（ステップS 1308）。次に、CPU 201は、パディングを除去した後の平文からCRCを算出する（ステップS 1309）。

[0173] そして、CPU 201は、ステップS 1304にて抽出したCRCとステップS 1309にて算出したCRCとが一致するか否かを判定する（ステップS 1310）。一致する場合（ステップS 1310：Yes）、CPU 201は、改ざんされていないと判断して、復号した平文を出力し（ステップS 1311）、改ざん検出処理を終了する。

[0174] 一方、一致しない場合（ステップS 1310：No）、CPU 201は、改ざんありと判断し、判断結果を出力して（ステップS 1307）、改ざん検出処理を終了する。

[0175] これにより、改ざん検出装置102は、パディングp dにパディング長p lに対応するコードが含まれている場合、パディング長p lが正しいかを判定することにより、暗号化ブロックの改ざんの影響がパディングp dに及んでいるか否かを判定することができる。

[0176] また、改ざん検出装置102は、パディングp dに含まれる情報処理装置101での平文P Tから算出されたコードと改ざん検出装置102にて得られた平文から算出されたコードとの一致判定をおこなう。そのため、改ざん検出装置102は、暗号化ブロックの改ざんの影響により、改ざん検出装置102にて得られた平文が、情報処理装置101での平文P Tから変化しているか否かを判定することができる。

[0177] 以上説明したように、情報処理装置101は、平文P Tに連結するパディングp dのパディング長p lを算出してから、パディング長p lの範囲内で平文P Tから算出するコードの格納領域長c lを算出する。これにより、平文P Tから算出するコードを、パディングp d内に格納可能なデータ長で生成することができる。これにより、生成した平文P Tから算出したコードを

パディング p_d に格納してもパディング p_d のデータ長が増加することがないため、連結文 $A P T$ のデータ長の増加を防止し、リソースの使用量の削減をおこなうことができる。

[0178] また、改ざん検出装置 102 は、復号により得た平文から算出されたコードとパディング p_d に格納された平文 $P T$ から算出されたコードとの一致判定をおこなう。これにより、暗号化ブロックの改ざんにより、平文が変化したことを検出することができる。

[0179] また、情報処理装置 101 は、格納領域を算出する際に、パディング p_d の末尾のパディング長領域を確保しておく。これにより、改ざん検出装置 102 は、末尾のパディング長領域のコードが示すデータ長に基づいて、改ざんが検出されなかった連結文 $A P T$ から、パディング p_d を除去して、情報処理装置 101 での平文 $P T$ と同一の平文 $P T$ を得ることができる。

[0180] また、情報処理装置 101 は、パディング長領域長 l_l をブロック長 b_l を示すことができる最も短いデータ長で生成する。これにより、必要最小限のデータ長で、パディング長 p_l を示すコードを格納できる。

[0181] また、情報処理装置 101 は、平文 $P T$ を暗号化するために必要最小限のデータ長でパディング p_d を生成する。これにより、パディング p_d を連結することによる送信データ量の増加を最小にすることができる。

[0182] なお、本実施の形態で説明した情報処理方法および改ざん検出方法は、予め用意されたプログラムをパーソナル・コンピュータやワークステーション等のコンピュータで実行することにより実現することができる。本情報処理プログラムおよび本改ざん検出プログラムは、ハードディスク、フレキシブルディスク、CD-ROM、MO、DVD等のコンピュータで読み取り可能な記録媒体に記録され、コンピュータによって記録媒体から読み出されることによって実行される。また本情報処理プログラムおよび本改ざん検出プログラムは、インターネット等のネットワークを介して配布してもよい。

符号の説明

[0183] 101 情報処理装置

- 1 0 2 改ざん検出装置
- 3 0 1 特定部
- 3 0 2 算出部
- 3 0 3 第 1 の生成部
- 3 0 4 第 2 の生成部
- 3 0 5 作成部
- 3 0 6 連結部
- 3 0 7 出力部
- 3 0 8 暗号化部
- 3 0 9 第 3 の生成部
- 4 0 1 入力部
- 4 0 2 復号部
- 4 0 3 第 1 の抽出部
- 4 0 4 決定部
- 4 0 5 第 2 の抽出部
- 4 0 6 第 3 の抽出部
- 4 0 7 生成部
- 4 0 8 判定部
- 4 0 9 出力部
- 4 1 0 第 4 の抽出部

請求の範囲

- [請求項1] 平文データのデータ長より長く、かつ、所定のブロック長の倍数となるデータ長を特定する特定手段と、
- 前記平文データのデータ長と前記特定手段によって特定されたデータ長との差分のデータ長を算出する算出手段と、
- 前記算出手段によって算出された差分のデータ長を示す第1のコードを生成する第1の生成手段と、
- 前記平文データから算出される第2のコードを、前記差分のデータ長から前記第1の生成手段によって生成された第1のコードのデータ長を引いた残余のデータ長以内のデータ長で生成する第2の生成手段と、
- 前記第2の生成手段によって生成された第2のコードを含み、前記第1のコードを末尾とするパディングを、前記差分のデータ長で作成する作成手段と、
- 前記作成手段によって作成されたパディングを前記平文データの末尾に連結させて連結データを生成する連結手段と、
- 前記連結手段によって得られた連結データを出力する出力手段と、
- を備えることを特徴とする情報処理装置。
- [請求項2] 前記連結データを、暗号化と復号に共通して使用される鍵を用いて前記所定のブロック長ごとに暗号化する暗号化手段を備え、
- 前記出力手段は、
- 前記暗号化手段によって前記所定のブロック長ごとに暗号化された暗号化連結データを出力することを特徴とする請求項1に記載の情報処理装置。
- [請求項3] 前記第1の生成手段は、
- 前記差分のデータ長を示す第1のコードを、前記所定のブロック長を示すことができる最も短いデータ長で生成することを特徴とする請求項1または2に記載の情報処理装置。

- [請求項4] 前記特定手段は、
 前記平文データのデータ長より長く、かつ、前記所定のブロック長の倍数となるデータ長群の中において、最も短いデータ長を特定することを特徴とする請求項1～3のいずれか一つに記載の情報処理装置。
- [請求項5] 前記第2の生成手段は、
 前記平文データから算出される第2のコードを、前記差分のデータ長から前記第1のコードのデータ長を引いた残余のデータ長で生成し、
 前記作成手段は、
 前記第1のコードを末尾とし、前記第2のコードを先頭とするパディングを作成することを特徴とする請求項1～4のいずれか一つに記載の情報処理装置。
- [請求項6] 前記第2の生成手段は、
 所定のデータ長が前記差分のデータ長から前記第1のコードのデータ長を引いた残余のデータ長より短い場合、前記平文データから算出する第2のコードを、前記所定のデータ長で生成し、
 前記作成手段は、
 前記第1のコードを末尾とし、前記第2のコードを前記第1のコードの先頭と隣接させたパディングを、前記差分のデータ長で作成することを特徴とする請求項1～4のいずれか一つに記載の情報処理装置。
- [請求項7] 前記第1のコードを特定する第3のコードを、前記差分のデータ長から前記第1のコードのデータ長と前記所定のデータ長とを引いた残余のデータ長で生成する第3の生成手段を備え、
 前記作成手段は、
 前記第1のコードを末尾とし、前記第2のコードを前記第1のコードの先頭と隣接させ、前記第3のコードを前記第2のコードの先頭と

隣接させたパディングを作成することを特徴とする請求項 6 に記載の情報処理装置。

[請求項 8] 前記第 2 のコードは、前記平文データから得られたハッシュ値であることを特徴とする請求項 1 ～ 7 のいずれか一つに記載の情報処理装置。

[請求項 9] 前記第 2 のコードは、前記平文データから得られたパリティ符号であることを特徴とする請求項 1 ～ 7 のいずれか一つに記載の情報処理装置。

[請求項 10] 平文データを所定のブロック長ごとに暗号化した暗号化データを入力する入力手段と、

前記入力手段によって入力された前記暗号化データから、暗号化と復号に共通して使用される鍵を用いて復号した復号データを生成する復号手段と、

パディングのデータ長を格納する前記復号データの末尾となる第 1 の領域から、第 1 のコードを抽出する第 1 の抽出手段と、

前記第 1 の抽出手段によって抽出された第 1 のコードが示すデータ長に基づいて、平文データから算出されたコードを格納する前記復号データの第 2 の領域を決定する決定手段と、

前記決定手段によって決定された第 2 の領域から第 2 のコードを抽出する第 2 の抽出手段と、

前記第 1 のコードが示すデータ長となる前記復号データの末尾領域を除いた前記復号データの第 3 の領域から第 3 のコードを抽出する第 3 の抽出手段と、

前記第 3 の抽出手段によって抽出された第 3 のコードから算出する第 4 のコードを、前記第 2 のコードのデータ長と同一データ長で生成する生成手段と、

前記生成手段によって生成された第 4 のコードと前記第 2 のコードとの一致判定をおこなう判定手段と、

前記判定手段によって判定された判定結果を出力する出力手段と、
を備えることを特徴とする改ざん検出装置。

[請求項11]

前記決定手段は、

前記第1の領域の先頭に接する前記復号データ内の領域であって、
前記第1のコードが示すデータ長から前記第1の領域のデータ長を引
いた残余のデータ長の領域を、前記第2の領域に決定することを特徴
とする請求項10に記載の改ざん検出装置。

[請求項12]

前記決定手段は、

所定のデータ長が前記第1のコードが示すデータ長から前記第1の
コードのデータ長を引いた残余のデータ長より短い場合、前記第1の
領域の先頭に接する前記復号データ内の領域であって、前記所定のデ
ータ長の領域を、前記第2の領域に決定することを特徴とする請求項
10に記載の改ざん検出装置。

[請求項13]

前記第1のコードを特定するコードを格納する第4の領域から第5
のコードを抽出する第4の抽出手段を備え、

前記決定手段は、

前記第2の領域の先頭に接する前記復号データ内の領域であって、
前記第1のコードが示すデータ長から前記第1のコードのデータ長と
前記所定のデータ長とを引いた残余のデータ長の領域を、前記第4の
領域として決定し、

前記第4の抽出手段は、

前記決定手段によって決定された第4の領域から、前記第5のコー
ドを抽出し、

前記判定手段は、

前記第4の抽出手段によって抽出された第5のコードにより特定さ
れるコードと前記第1のコードとの一致判定をおこなうことを特徴と
する請求項12に記載の改ざん検出装置。

[請求項14]

前記第4のコードは前記第3のコードから得られたハッシュ値であ

ることを特徴とする請求項 11～13 のいずれか一つに記載の改ざん検出装置。

[請求項15] 前記第 4 のコードは前記第 3 のコードから得られたパリティ符号であることを特徴とする請求項 11～13 のいずれか一つに記載の改ざん検出装置。

[請求項16] コンピュータが、
平文データのデータ長より長く、かつ、所定のブロック長の倍数となるデータ長を特定する特定工程と、
前記平文データのデータ長と前記特定工程によって特定されたデータ長との差分のデータ長を算出する算出工程と、
前記算出工程によって算出された差分のデータ長を示す第 1 のコードを生成する第 1 の生成工程と、
前記平文データから算出される第 2 のコードを、前記差分のデータ長から前記第 1 の生成工程によって生成された第 1 のコードのデータ長を引いた残余のデータ長以内のデータ長で生成する第 2 の生成工程と、
前記第 2 の生成工程によって生成された第 2 のコードを含み、前記第 1 のコードを末尾とするパディングを、前記差分のデータ長で作成する作成工程と、
前記作成工程によって作成されたパディングを前記平文データの末尾に連結させて連結データを生成する連結工程と、
前記連結工程によって得られた連結データを出力する出力工程と、
を実行することを特徴とする情報処理方法。

[請求項17] コンピュータが、
平文データを所定のブロック長ごとに暗号化した暗号化データを入力する入力工程と、
前記入力工程によって入力された前記暗号化データから、暗号化と復号に共通して使用される鍵を用いて復号した復号データを生成する

復号工程と、

パディングのデータ長を格納する前記復号データの末尾となる第 1 の領域から、第 1 のコードを抽出する第 1 の抽出工程と、

前記第 1 の抽出工程によって抽出された第 1 のコードが示すデータ長に基づいて、平文データから算出されたコードを格納する前記復号データの第 2 の領域を決定する決定工程と、

前記決定工程によって決定された第 2 の領域から第 2 のコードを抽出する第 2 の抽出工程と、

前記第 1 のコードが示すデータ長となる前記復号データの末尾領域を除いた前記復号データの第 3 の領域から第 3 のコードを抽出する第 3 の抽出工程と、

前記第 3 の抽出工程によって抽出された第 3 のコードから算出する第 4 のコードを、前記第 2 のコードのデータ長と同一データ長で生成する生成工程と、

前記生成工程によって生成された第 4 のコードと前記第 2 のコードとの一致判定をおこなう判定工程と、

前記判定工程によって判定された判定結果を出力する出力工程と、
を実行することを特徴とする改ざん検出方法。

[請求項18]

平文データのデータ長より長く、かつ、所定のブロック長の倍数となるデータ長を特定する特定工程と、

前記平文データのデータ長と前記特定工程によって特定されたデータ長との差分のデータ長を算出する算出工程と、

前記算出工程によって算出された差分のデータ長を示す第 1 のコードを生成する第 1 の生成工程と、

前記平文データから算出される第 2 のコードを、前記差分のデータ長から前記第 1 の生成工程によって生成された第 1 のコードのデータ長を引いた残余のデータ長以内のデータ長で生成する第 2 の生成工程と、

前記第2の生成工程によって生成された第2のコードを含み、前記第1のコードを末尾とするパディングを、前記差分のデータ長で作成する作成工程と、

前記作成工程によって作成されたパディングを前記平文データの末尾に連結させて連結データを生成する連結工程と、

前記連結工程によって得られた連結データを出力する出力工程と、
をコンピュータに実行させることを特徴とする情報処理プログラム

。

[請求項19]

平文データを所定のブロック長ごとに暗号化した暗号化データを入力する入力工程と、

前記入力工程によって入力された前記暗号化データから、暗号化と復号に共通して使用される鍵を用いて復号した復号データを生成する復号工程と、

パディングのデータ長を格納する前記復号データの末尾となる第1の領域から、第1のコードを抽出する第1の抽出工程と、

前記第1の抽出工程によって抽出された第1のコードが示すデータ長に基づいて、平文データから算出されたコードを格納する前記復号データの第2の領域を決定する決定工程と、

前記決定工程によって決定された第2の領域から第2のコードを抽出する第2の抽出工程と、

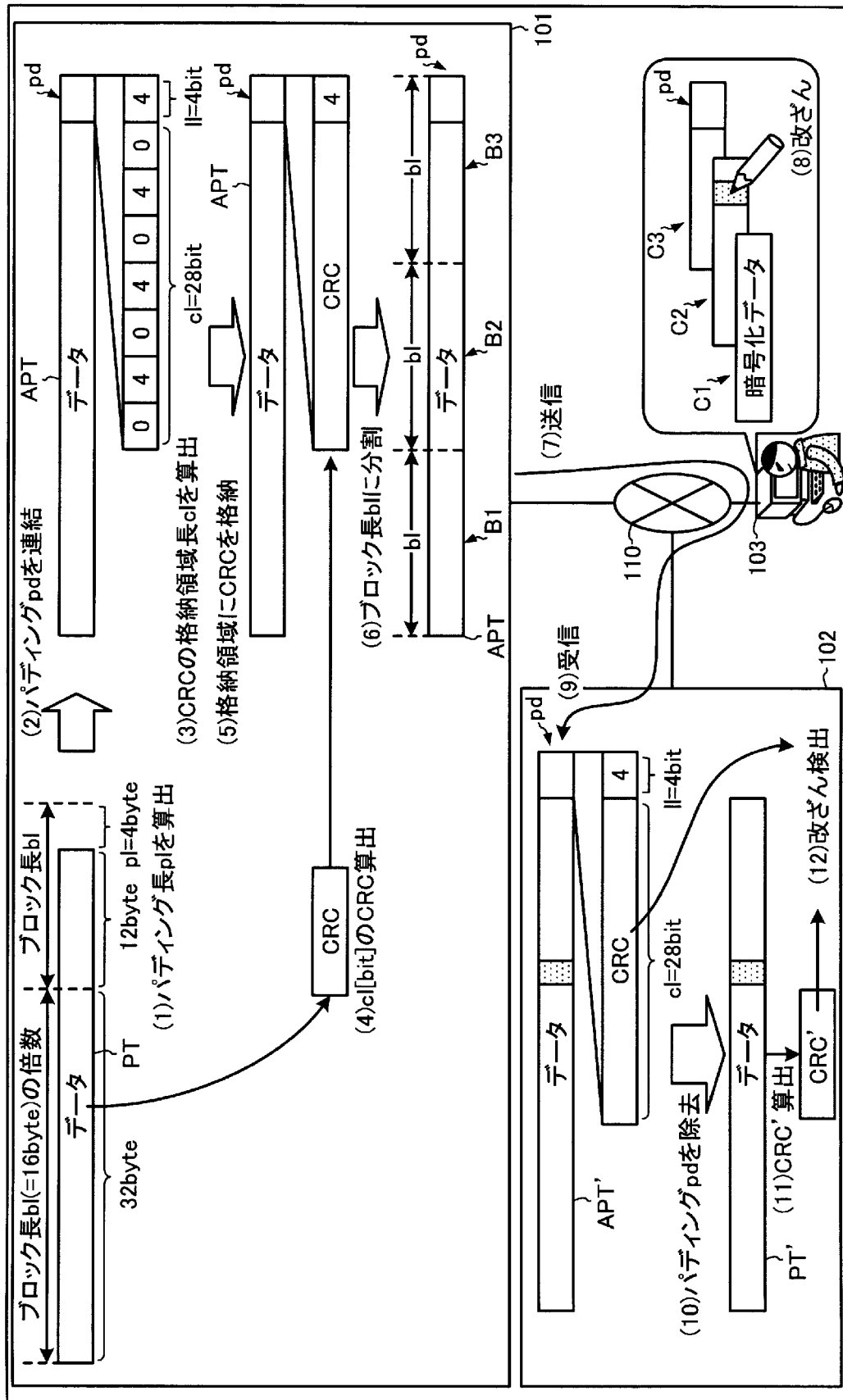
前記第1のコードが示すデータ長となる前記復号データの末尾領域を除いた前記復号データの第3の領域から第3のコードを抽出する第3の抽出工程と、

前記第3の抽出工程によって抽出された第3のコードから算出する第4のコードを、前記第2のコードのデータ長と同一データ長で生成する生成工程と、

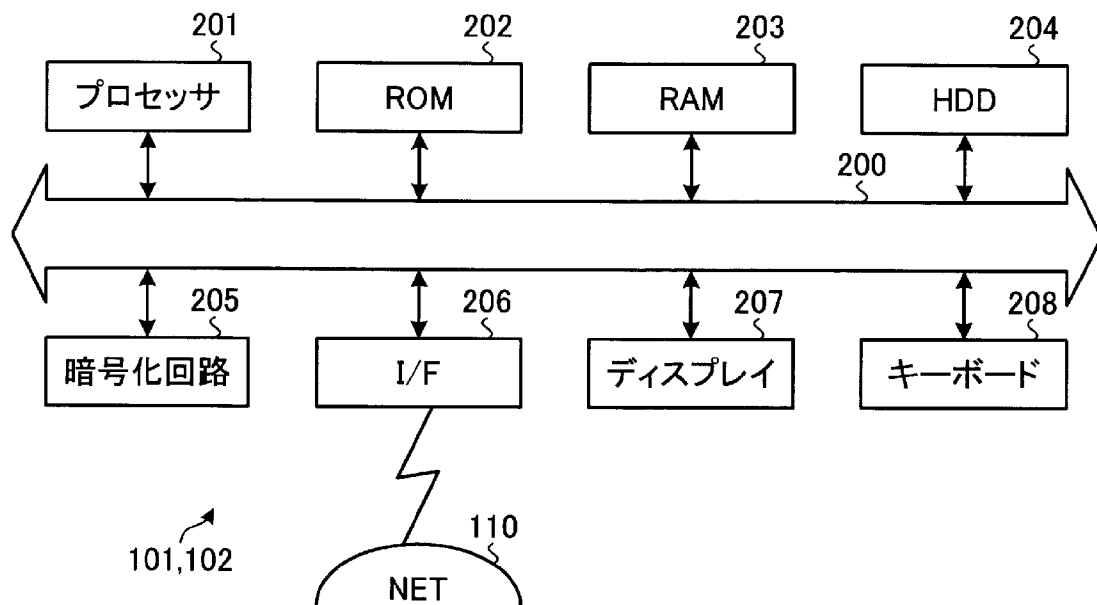
前記生成工程によって生成された第4のコードと前記第2のコードとの一致判定をおこなう判定工程と、

前記判定工程によって判定された判定結果を出力する出力工程と、
をコンピュータに実行させることを特徴とする改ざん検出プログラ
ム。

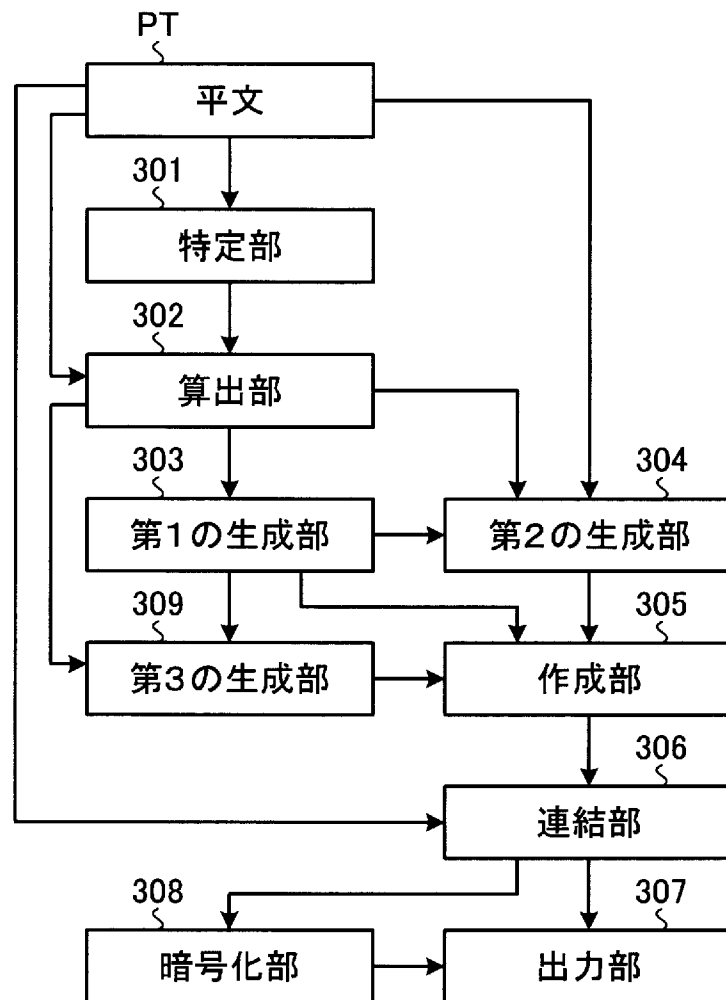
[図1]



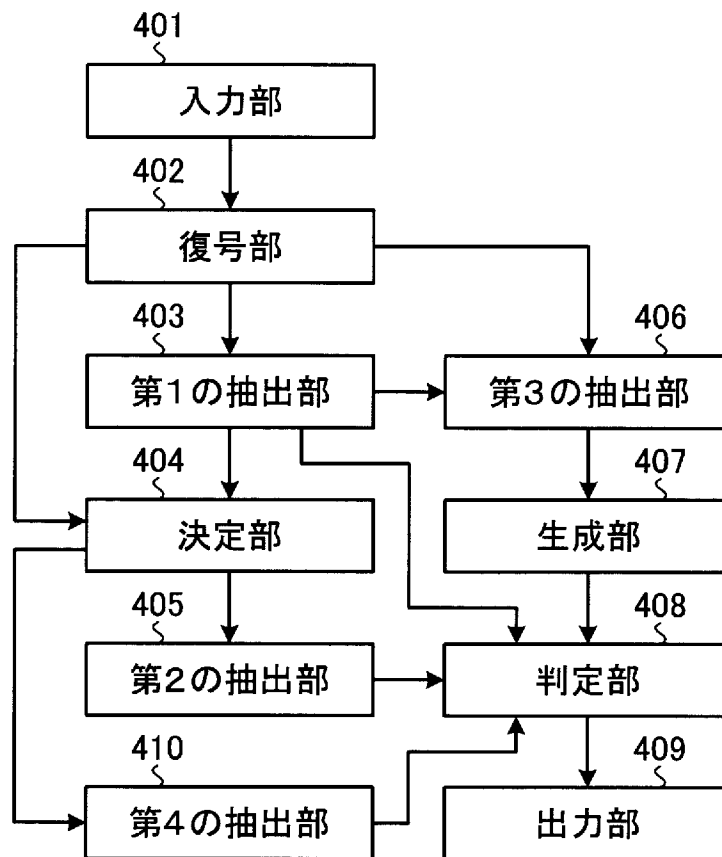
[図2]



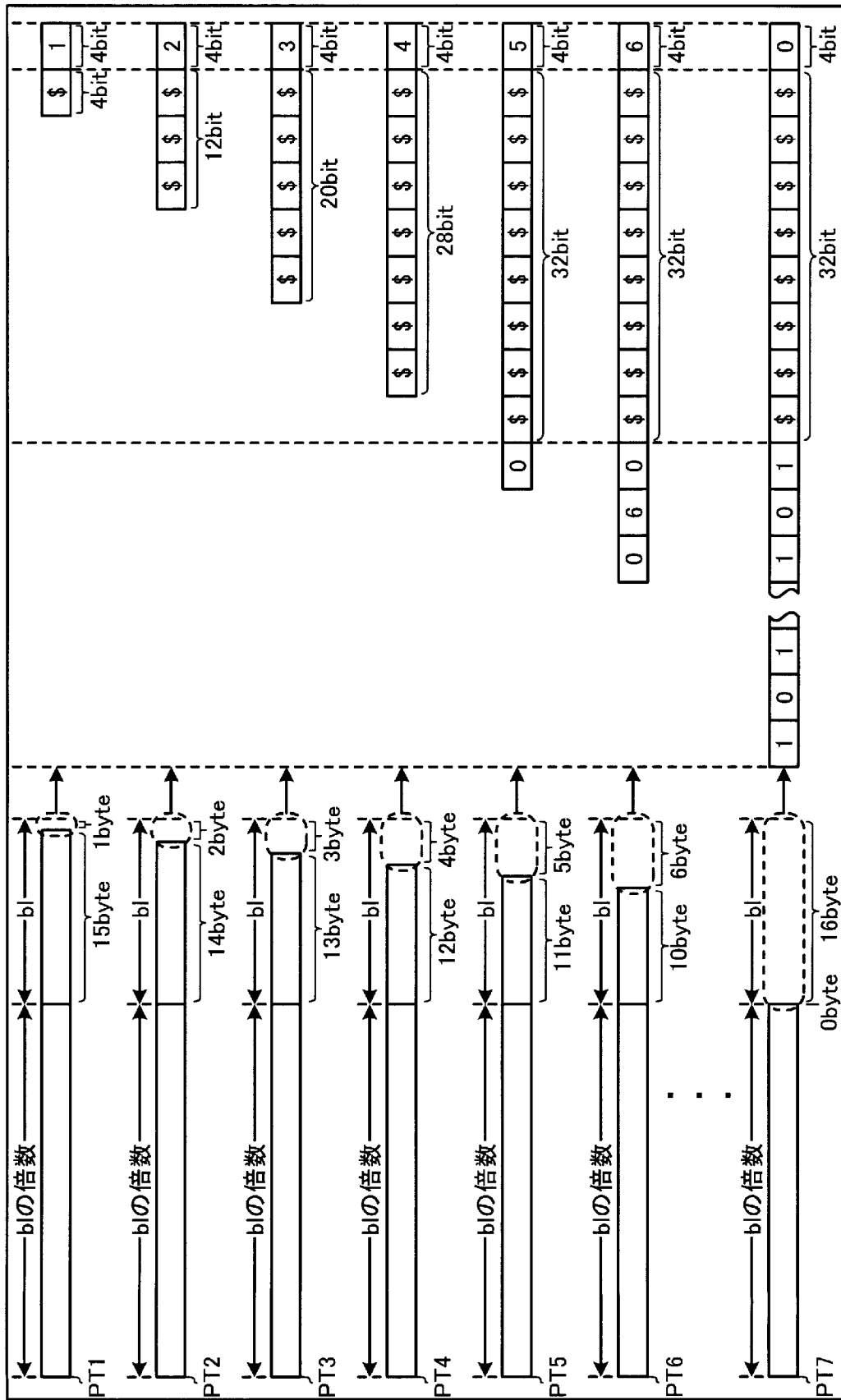
[図3]



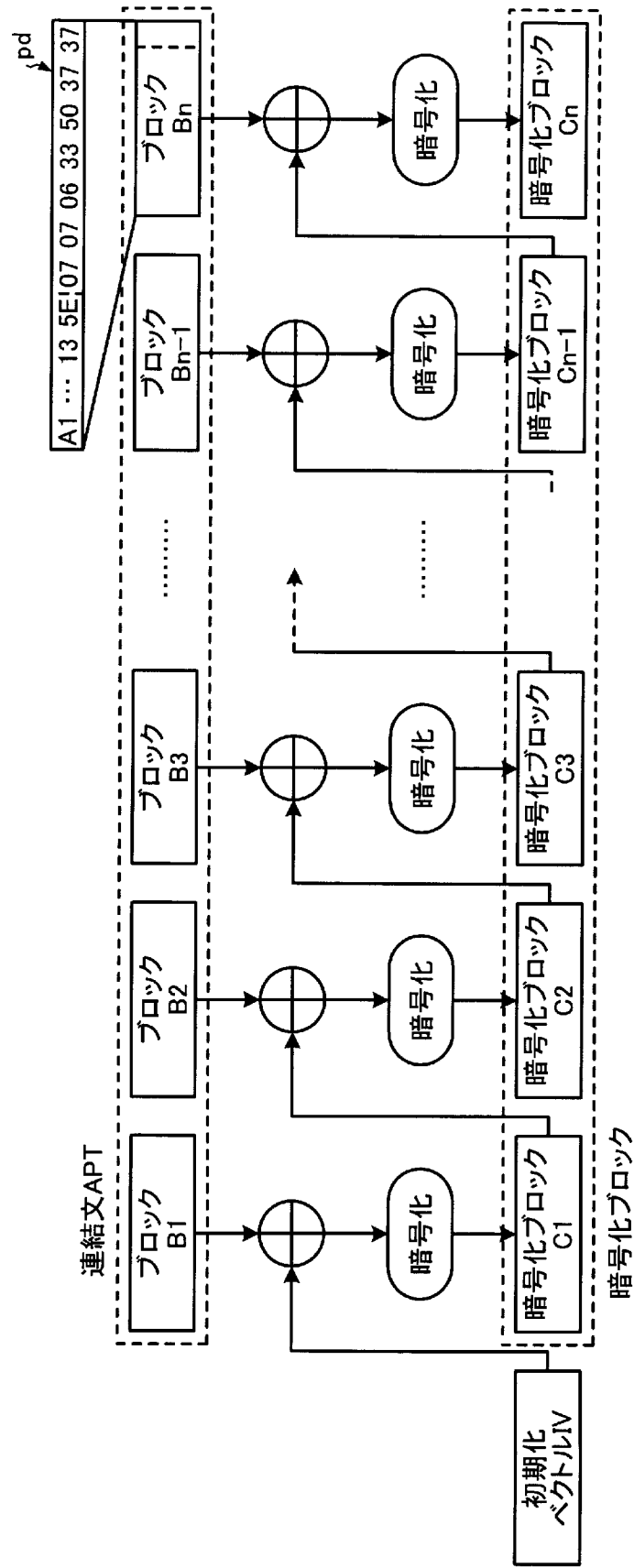
[図4]



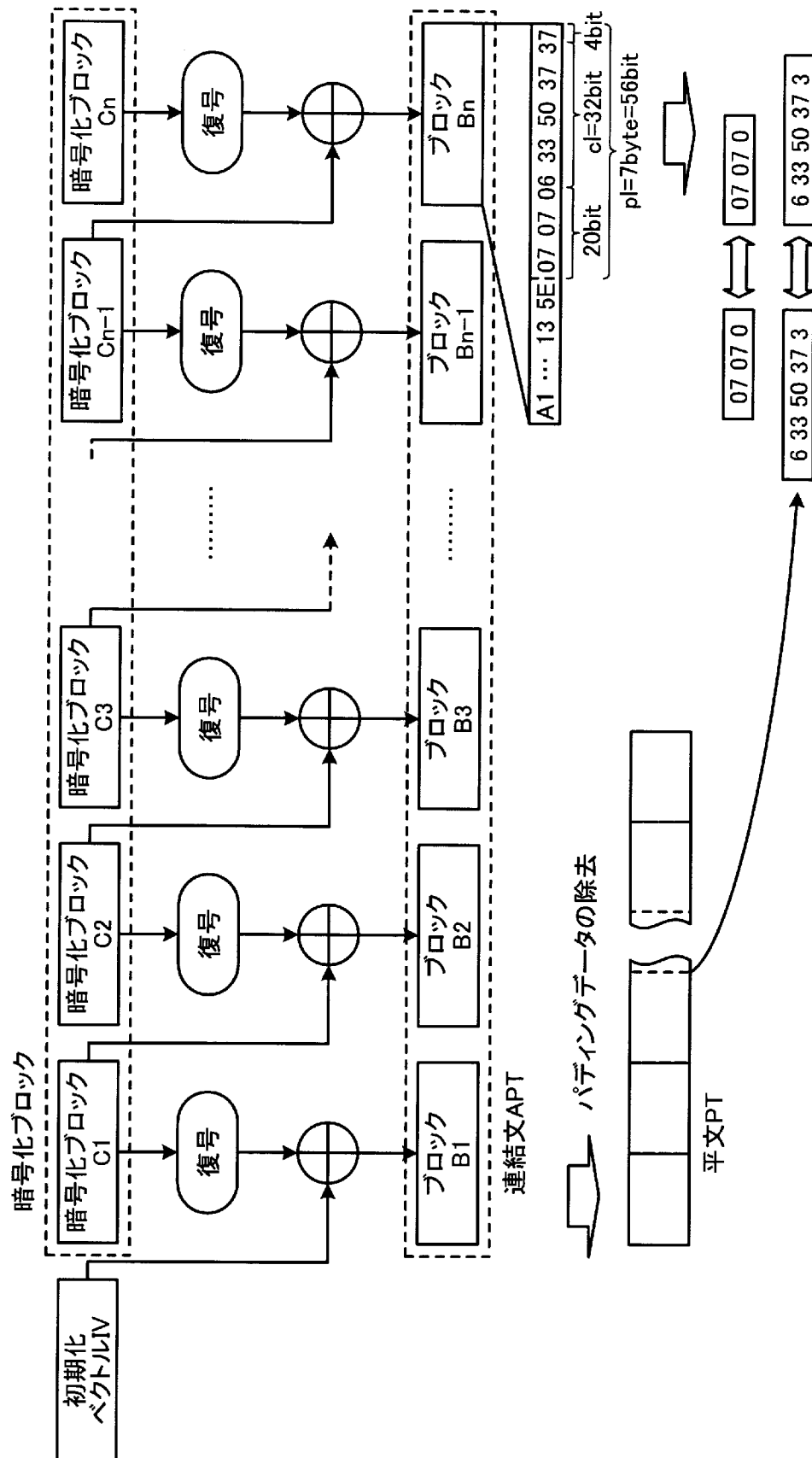
[図5]



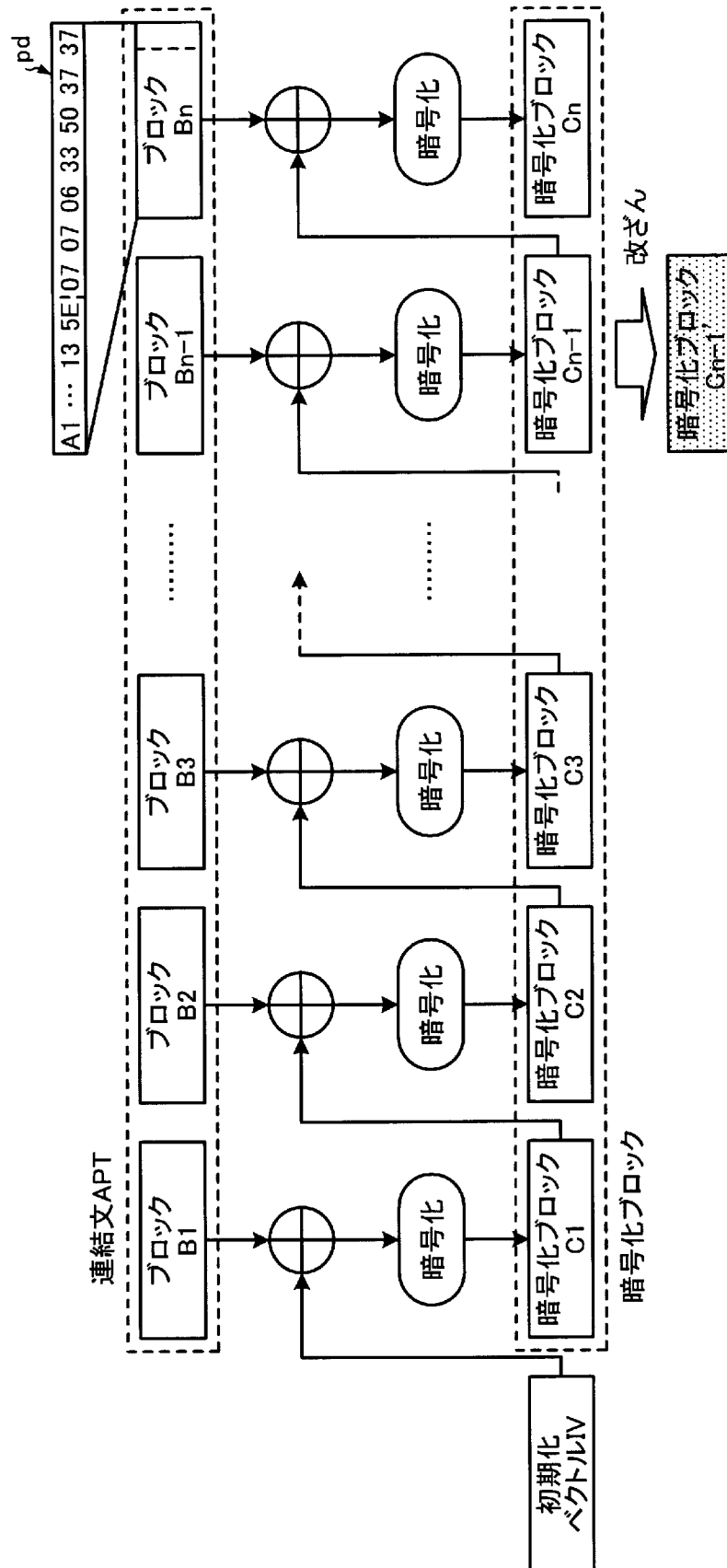
[図6]



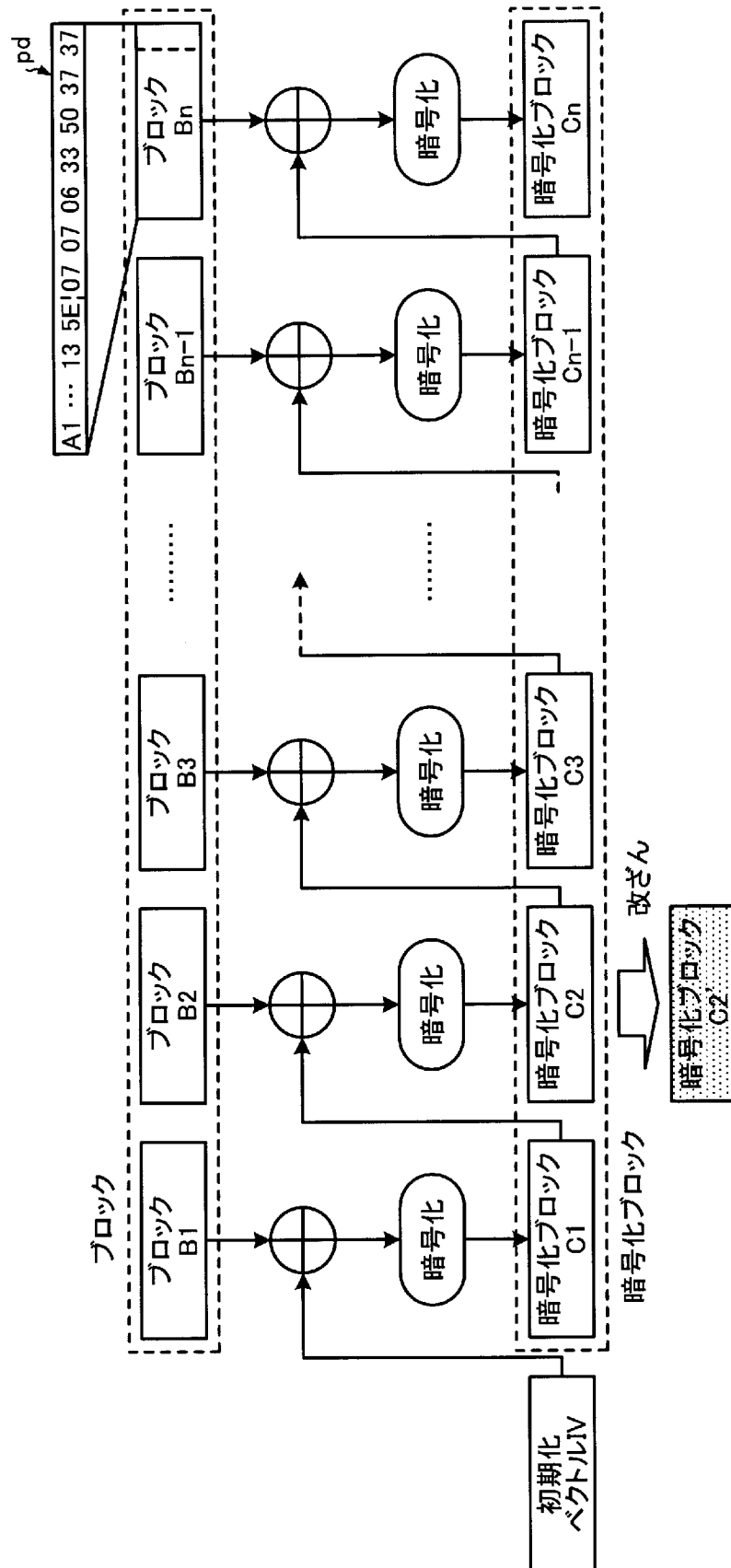
[図7]



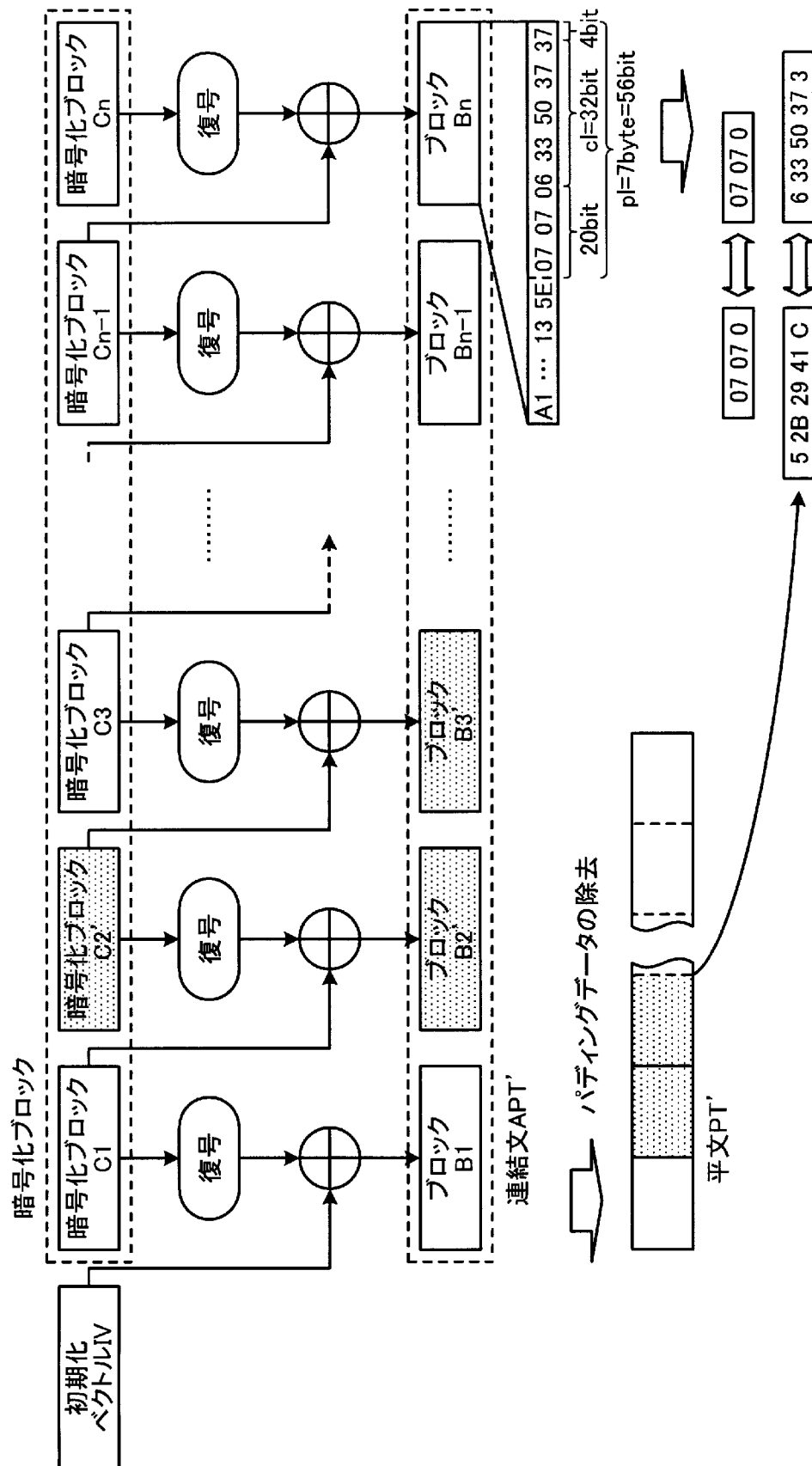
[図8]



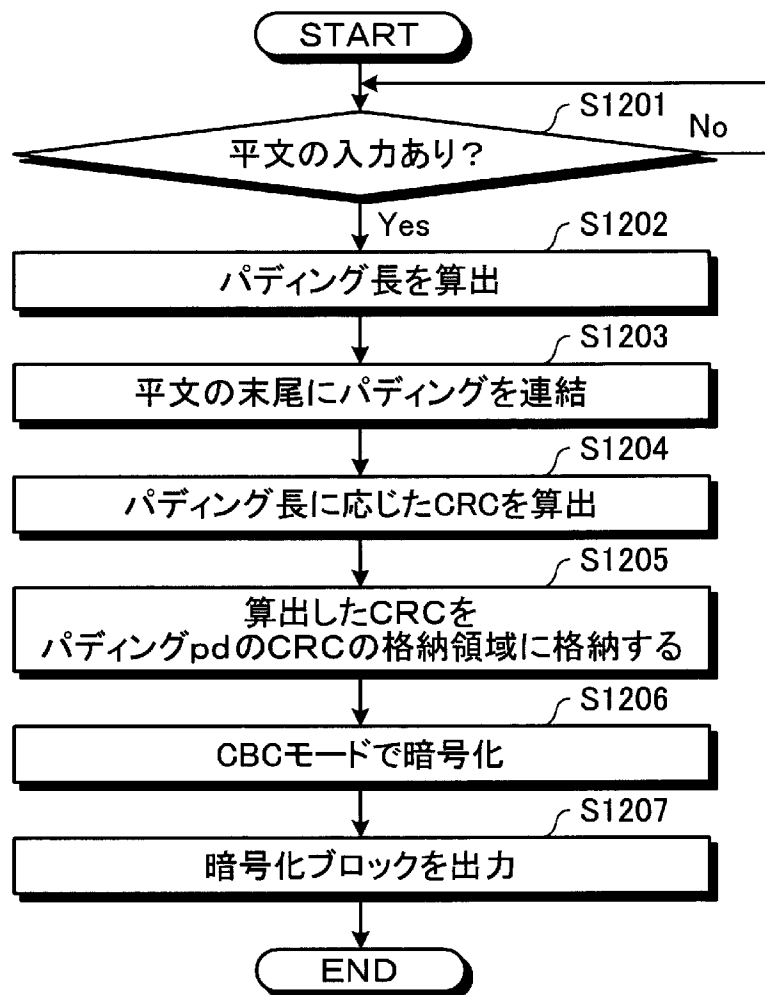
[図10]



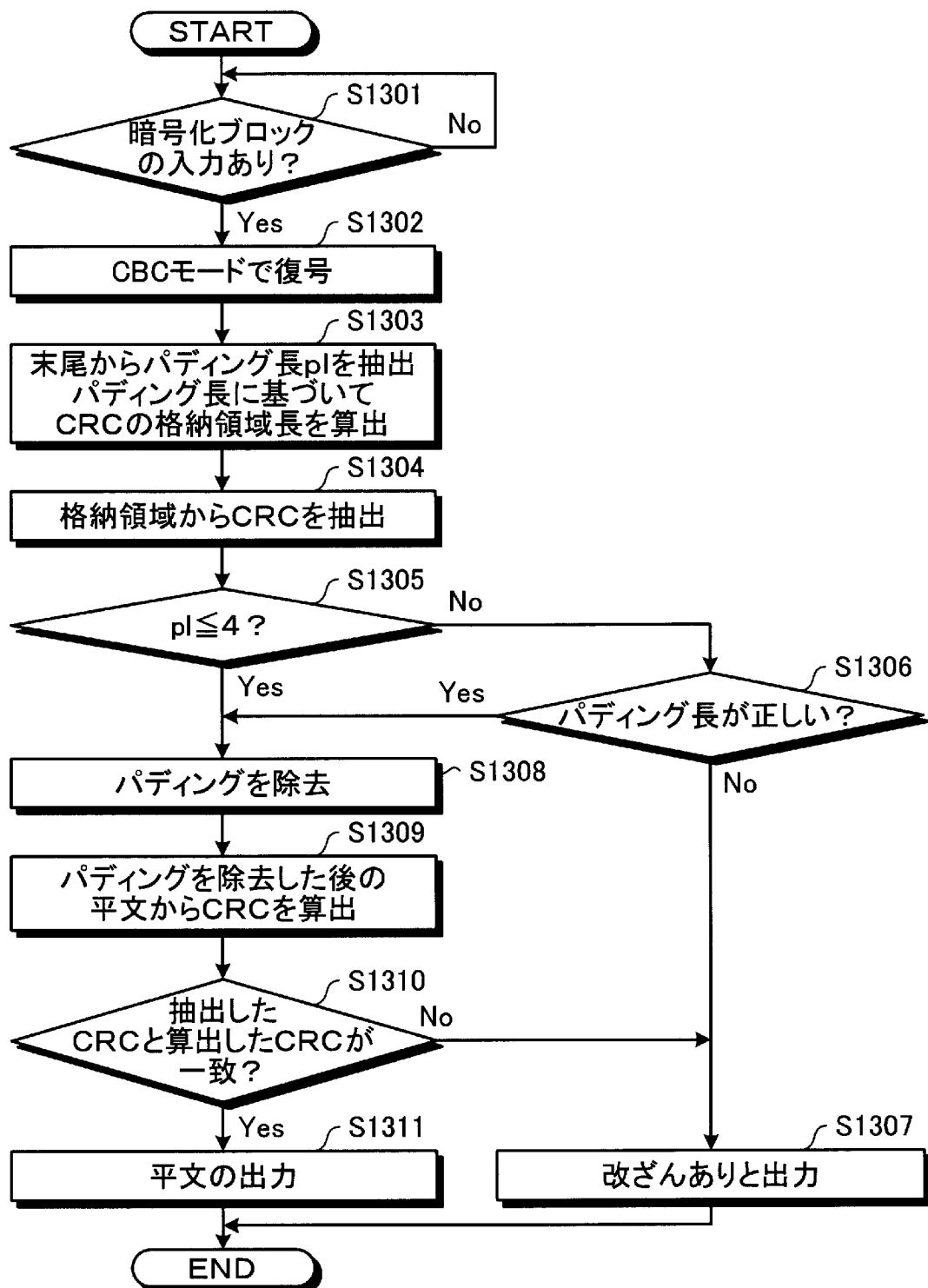
[図11]



[図12]



[図13]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2011/057480

A. CLASSIFICATION OF SUBJECT MATTER

G09C1/00 (2006.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09C1/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2011
Kokai Jitsuyo Shinan Koho	1971-2011	Toroku Jitsuyo Shinan Koho	1994-2011

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2006-220747 A (Toshiba Corp.), 24 August 2006 (24.08.2006), entire text; all drawings & US 2006/0177054 A1 & EP 1724962 A2 & KR 10-2006-0090564 A & CN 1818992 A	1-19
A	JP 2001-318600 A (Mitsubishi Heavy Industries, Ltd.), 16 November 2001 (16.11.2001), entire text; all drawings (Family: none)	1-19
A	JP 2008-219746 A (Fujitsu Ltd.), 18 September 2008 (18.09.2008), entire text; all drawings & US 2008/0219435 A1	1-19

☐ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:

“A” document defining the general state of the art which is not considered to be of particular relevance

“E” earlier application or patent but published on or after the international filing date

“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

“O” document referring to an oral disclosure, use, exhibition or other means

“P” document published prior to the international filing date but later than the priority date claimed

“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

“&” document member of the same patent family

Date of the actual completion of the international search
12 April, 2011 (12.04.11)

Date of mailing of the international search report
19 April, 2011 (19.04.11)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

A. 発明の属する分野の分類（国際特許分類（I P C））

Int.Cl. G09C1/00(2006.01)i

B. 調査を行った分野

調査を行った最小限資料（国際特許分類（I P C））

Int.Cl. G09C1/00

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1 9 2 2 - 1 9 9 6 年
日本国公開実用新案公報	1 9 7 1 - 2 0 1 1 年
日本国実用新案登録公報	1 9 9 6 - 2 0 1 1 年
日本国登録実用新案公報	1 9 9 4 - 2 0 1 1 年

国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2006-220747 A（株式会社東芝）2006.08.24, 全文、全図 & US 2006/0177054 A1 & EP 1724962 A2 & KR 10-2006-0090564 A & CN 1818992 A	1-19
A	JP 2001-318600 A（三菱重工業株式会社）2001.11.16, 全文、全図 （ファミリーなし）	1-19

☒ C 欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの
「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）
「O」口頭による開示、使用、展示等に言及する文献
「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」同一パテントファミリー文献

国際調査を完了した日

1 2 . 0 4 . 2 0 1 1

国際調査報告の発送日

1 9 . 0 4 . 2 0 1 1

国際調査機関の名称及びあて先

日本国特許庁（I S A / J P）

郵便番号 1 0 0 - 8 9 1 5

東京都千代田区霞が関三丁目4番3号

特許庁審査官（権限のある職員）

西田 聡子

5 S

4 1 8 0

電話番号 0 3 - 3 5 8 1 - 1 1 0 1 内線 3 5 4 6

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2008-219746 A (富士通株式会社) 2008.09.18, 全文、全図 & US 2008/0219435 A1	1-19