



(12)发明专利

(10)授权公告号 CN 108200439 B

(45)授权公告日 2020.08.21

(21)申请号 201810140731.4

(22)申请日 2013.06.14

(65)同一申请的已公布的文献号
申请公布号 CN 108200439 A

(43)申请公布日 2018.06.22

(62)分案原申请数据
201310238184.0 2013.06.14

(73)专利权人 浙江大学
地址 310027 浙江省杭州市浙大路38号
专利权人 北京三星通信技术研究有限公司
三星电子株式会社

(72)发明人 朱兴国 虞露 陈杰

(74)专利代理机构 北京德琦知识产权代理有限公司 11018
代理人 王双 王琦

(51)Int.Cl.

H04N 19/625(2014.01)

H04N 19/176(2014.01)

H04N 19/122(2014.01)

H04N 19/96(2014.01)

H04N 19/154(2014.01)

H04N 19/70(2014.01)

(56)对比文件

CN 1860795 A,2006.11.08

CN 1992904 A,2007.07.04

CN 101938654 A,2011.01.05

CN 101282476 A,2008.10.08

US 2005111741 A1,2005.05.26

审查员 田亚平

权利要求书2页 说明书26页

(54)发明名称

提高数字信号变换性能的方法及数字信号变换方法和装置

(57)摘要

本发明提出一种提高数字信号变换性能的方法和装置及数字信号变换方法和装置,其中,提高数字信号变换性能的方法包括:构造N行N列的变换核矩阵A,使所述变换核矩阵A同时满足(a)和(b)两个条件:(a)[DCT(i,j)×Factor]-2 ≤A(i,j) ≤[DCT(i,j)×Factor]+2(b)J(A) < TH;其中, $J(A) = \frac{\alpha \times dist(A) + \beta \times norm(A) + \gamma \times orth(A)}{\alpha + \beta + \gamma}$

本发明能够保证数字信号处理具有更高的变换性能。

1. 一种数字信号反变换方法,其特征在于,该方法包括:

确定包括变换系数的变换块;

利用第一变换矩阵对所述变换块进行变换,并右移第一个数的比特位,得到第一变换后系数;

利用第二变换矩阵对所述第一变换后系数进行变换,并右移第二个数的比特位,得到第二变换后系数,根据所述第二变换后系数得到残差块;

其中,所述第一个数和所述第二个数为预先设定的值;当所述第一变换矩阵为4x4矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32\}; \{42, 17, -17, -42\}; \{32, -32, -32, 32\}; \{17, -42, 42, -17\}\}$;当所述第一变换矩阵为8x8矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32, 32, 32, 32, 32\}; \{44, 38, 25, 9, -9, -25, -38, -44\}; \{42, 17, -17, -42, -42, -17, 17, 42\}; \{38, -9, -44, -25, 25, 44, 9, -38\}; \{32, -32, -32, 32, 32, -32, -32, 32\}; \{25, -44, 9, 38, -38, -9, 44, -25\}; \{17, -42, 42, -17, -17, 42, -42, 17\}; \{9, -25, 38, -44, 44, -38, 25, -9\}\}$ 。

2. 根据权利要求1所述的方法,其特征在于,所述第一个数与所述第二个数不相等。

3. 一种数字信号反变换装置,其特征在于,该装置包括:

第一模块,用于确定包括变换系数的变换块;

第二模块,利用第一变换矩阵对所述变换块进行变换,并右移第一个数的比特位,得到第一变换后系数;

第三模块,利用第二变换矩阵对所述第一变换后系数进行变换,并右移第二个数的比特位,得到第二变换后系数,根据所述第二变换后系数得到残差块;

其中,所述第一个数和所述第二个数为预先设定的值;当所述第一变换矩阵为4x4矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32\}; \{42, 17, -17, -42\}; \{32, -32, -32, 32\}; \{17, -42, 42, -17\}\}$;当所述第二变换矩阵为8x8矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32, 32, 32, 32, 32\}; \{44, 38, 25, 9, -9, -25, -38, -44\}; \{42, 17, -17, -42, -42, -17, 17, 42\}; \{38, -9, -44, -25, 25, 44, 9, -38\}; \{32, -32, -32, 32, 32, -32, -32, 32\}; \{25, -44, 9, 38, -38, -9, 44, -25\}; \{17, -42, 42, -17, -17, 42, -42, 17\}; \{9, -25, 38, -44, 44, -38, 25, -9\}\}$ 。

4. 根据权利要求3所述的装置,其特征在于,所述第一个数与所述第二个数不相等。

5. 一种数字信号变换方法,其特征在于,该方法包括:

根据残差块确定变换单元;

利用第一变换矩阵对所述变换单元进行变换,并右移第一个数的比特位,得到第一变换后系数;

利用第二变换矩阵对所述第一变换后系数进行变换,并右移第二个数的比特位,得到第二变换后系数,根据所述第二变换后系数获取包括变换系数的变换块;

其中,所述第一个数和所述第二个数为预先设定的值;当所述第一变换矩阵为4x4矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32\}; \{42, 17, -17, -42\}; \{32, -32, -32, 32\}; \{17, -42, 42, -17\}\}$ 或者转置元素为 $\{\{32, 32, 32, 32\}; \{42, 17, -17, -42\}; \{32, -32, -32, 32\}; \{17, -42, 42, -17\}\}$;当所述第二变换矩阵为8x8矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32, 32, 32, 32, 32\}; \{44, 38, 25, 9, -9, -25, -38, -44\}; \{42, 17, -17, -42, -42, -17, 17, 42\}; \{38, -9, -44, -25, 25, 44, 9, -38\}; \{32, -32, -32, 32, 32, -32, -32, 32\}; \{25, -44, 9, 38, -38, -9, 44, -25\}; \{17, -42, 42, -17, -17, 42, -42, 17\}; \{9, -25, 38, -44, 44, -38, 25, -9\}\}$ 。

6. 根据权利要求5所述的方法,其特征在于,所述第一个数与所述第二个数不相等。

7. 一种数字信号变换装置,其特征在于,该装置包括:

第一模块,用于根据残差块确定变换单元;

第二模块,利用第一变换矩阵对所述变换单元进行变换,并右移第一个数的比特位,得到第一变换后系数;

第三模块,利用第二变换矩阵对所述第一变换后系数进行变换,并右移第二个数的比特位,得到第二变换后系数,根据所述第二变换后系数获取包括变换系数的变换块;

其中,所述第一个数和所述第二个数为预先设定的值;当所述第一变换矩阵为4x4矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32\}; \{42, 17, -17, -42\}; \{32, -32, -32, 32\}; \{17, -42, 42, -17\}\}$ 或者转置元素为 $\{\{32, 32, 32, 32\}; \{42, 17, -17, -42\}; \{32, -32, -32, 32\}; \{17, -42, 42, -17\}\}$;当所述第二变换矩阵为8x8矩阵时,所述第一变换矩阵的元素为 $\{\{32, 32, 32, 32, 32, 32, 32, 32\}; \{44, 38, 25, 9, -9, -25, -38, -44\}; \{42, 17, -17, -42, -42, -17, 17, 42\}; \{38, -9, -44, -25, 25, 44, 9, -38\}; \{32, -32, -32, 32, 32, -32, -32, 32\}; \{25, -44, 9, 38, -38, -9, 44, -25\}; \{17, -42, 42, -17, -17, 42, -42, 17\}; \{9, -25, 38, -44, 44, -38, 25, -9\}\}$ 。

8. 根据权利要求7所述的装置,其特征在于,所述第一个数与所述第二个数不相等。

提高数字信号变换性能的方法及数字信号变换方法和装置

[0001] 本申请为申请号为201310238184.0、发明名称为“提高数字信号变换性能的方法及数字信号变换方法和装置”的发明专利申请的分案申请。

技术领域

[0002] 本发明涉及数字信号处理技术领域,尤其涉及一种提高数字信号变换性能的方法和装置及数字信号变换方法和装置。

背景技术

[0003] 视频和图像编码技术作为一种数字信号处理方式,是数字视频和图像这一重要多媒体信息得以被广泛应用的基础和关键。当前基于块的视频编码混合框架下,视频编码一般包括以下四大块:预测编码、变换以及量化、熵编码、环路滤波。在编码端,编码器对预测编码后的残差块/矩阵进行变换得到变换系数块/矩阵,变换系数块/矩阵再经过量化后得到量化系数块/矩阵,最后对量化系数块/矩阵进行熵编码得到最终的码流;在解码端,解码器首先对码流进行熵解码得到量化系数块/矩阵,然后对量化系数块进行反量化得到变换系数块/矩阵,变换系数块/矩阵经过反变换后就得到了重建残差块/矩阵,最后解码器根据重建残差和预测值就能得到解码后的重建图像。由于在解码端,进行反变换的变换系数块/矩阵是通过反量化得到的,因此也可以称为反量化系数块/矩阵。在这一编解码过程中,变换的主要功能在于去除预测残差之间的相关性,集中残差能量,有利于后续的熵编码,从整体上提高视频编码的效率。在上述描述中,“块/矩阵”表示两种表述方式,二者所指的物理含义相同。例如,“残差块/矩阵”表示两种表述方式,即残差块或残差矩阵。

[0004] 在JPEG、MPEG-1/2/4、H.261等视频图像编码标准中,主要采用了浮点的离散余弦变换(DCT),在实际实现中,不同的硬件产品关于浮点数的运算精度不一样,从而在这些标准下的编解码器之间可能会出现失配现象。鉴于此,在H.264/AVC、H.265以及国内视频编码标准AVS1和AVS2中都采用了整数化的变换。在H.264/AVC和AVS中,变换核中所有数值都是整数,各数值之间的比例与DCT矩阵无直接联系,且各变换基的模不尽相同,从而变换过程中引入了缩放运算以及相应的(预)缩放矩阵。在H.264/AVC和AVS中变换最大为8x8大小,引入缩放运算不会带来很多的运算复杂度和存储复杂度,在整体上能简化变换过程的运算;然而当变换大小变得很大时,比如32x32和64x64,此时如果引入缩放运算,其带来的运算、存储复杂度相当大,故在最新一代的国际/内标准H.265和AVS2中,整数化的DCT变换被采用,这类变换的变换核矩阵A是通过带无理数的DCT矩阵乘以一个倍数(Factor)得到,如式(1)所示。

[0005] $A = \text{int} \{ \text{DCT} \times \text{Factor} \}$ (1)

[0006] 其中DCT为无理数的DCT矩阵,其表达式可用公式(2)所示,“int”是取整函数。当Factor相同时,如果取整函数不一样,所得到的变换核矩阵A也是不一样的。不同的Factor和取整函数,可以得到变换性能(去相关能力、变换基的正交程度和归一程度所影响的变换失真)不同的变换核矩阵。所以取整函数的设计对整个变换的影响非常大。

$$[0007] \quad DCT(i, j) = \begin{cases} \frac{1}{\sqrt{N}}, & i = 0 \\ \sqrt{\frac{2}{N}} \times \cos\left(\frac{(2 \times j + 1) \times i \times \pi}{2N}\right), & i \neq 0 \end{cases} \quad (2)$$

[0008] 其中变换核矩阵的大小为 $N \times N$ 。

[0009] 现有的H.265中的各个变换核矩阵的性能尚存在改善的空间,尤其是变换基的正交程度和归一程度尚待提高;而当前尚在制定的AVS2标准中,其变换核在去相关能力上也需提高,变换核带来的变换失真也需要降低。

[0010] 当变换核矩阵确定后,变换过程的设计也对性能有着莫大的影响。在当前的AVS2草案中,其变换过程中的数据位宽会超过32-bit,位宽的设计尚缺完美。

[0011] 由此可见,不论是H.265还是目前尚在制定的AVS2标准中,其变换过程的设计均还有提高的空间(包括变换核矩阵以及变换过程),因此,在视频图像编码中,现有的数字信号变换核去相关性不够强,正交、归一程度不够好而导致变换失真过大,变换性能不理想。

发明内容

[0012] 本发明提供了一种提高数字信号变换性能的方法,使用该方法构造变换核矩阵能够保证数字信号变换具有更高的去相关能力和更低的变换失真,从而提高了数字信号变换的性能。

[0013] 本发明提供了一种提高数字信号变换性能的装置,该装置构造变换核矩阵能够保证数字信号变换具有更高的去相关能力和更低的变换失真,从而提高了数字信号变换的性能。

[0014] 本发明还提出一种数字信号变换方法及装置,能够保证数字信号变换具有更高的性能。

[0015] 本发明的技术方案是这样实现的:

[0016] 一种数字信号反变换方法,包括:

[0017] 确定图像解码过程中的变换系数矩阵 X ;

[0018] 利用第一变换核矩阵 A 对所述变换系数矩阵 X 进行一维反变换,得到第一变换矩阵 $Y1$ 。

[0019] 较佳地,在所述得到第一变换矩阵 $Y1$ 后,该方法还包括:利用第二变换核矩阵 A' 对所述第一变换矩阵 $Y1$ 进行一维反变换,将该反变换的结果作为重建的残差矩阵。

[0020] 较佳地,所述利用第一变换核矩阵 A 对所述变换系数矩阵 X 进行一维反变换包括:计算 $Y = A^T \times X$,将 Y 中每一个元素分别与 $w1$ 相加,并将相加后的结果以自然二进制表达形式右移 $s1$ 位;

[0021] 其中, $w1$ 、 $s1$ 均为整数,并且 $w1 \geq 0$, $s1 \geq 0$ 。

[0022] 较佳地,所述利用第二变换核矩阵 A' 对所述第一变换矩阵 $Y1$ 进行一维反变换包括:计算 $Y' = Y1 \times A'$,将 Y' 中每一个元素分别与 $w2$ 相加,并将相加后的结果以自然二进制表达形式右移 $s2$ 位;

[0023] 其中, $w2$ 、 $s2$ 均为整数,并且 $w2 \geq 0$, $s2 \geq 0$ 。

[0024] 5较佳地,所述利用第一变换核矩阵 A 对所述变换系数矩阵 X 进行一维反变换包括:

计算 $Y=X \times A$,将Y中每一个元素分别与w1相加,并将相加后的结果以自然二进制表达形式右移s1位;

[0025] 其中,w1、s1均为整数,并且 $w1 \geq 0, s1 \geq 0$ 。

[0026] 较佳地,所述利用第二变换核矩阵A'对所述第一变换矩阵Y1进行一维反变换包括:计算 $Y' = A^T \times Y1$,将Y'中每一个元素分别与w2相加,并将相加后的结果以自然二进制表达形式右移s2位;

[0027] 其中,w2、s2均为整数,并且 $w2 \geq 0, s2 \geq 0$ 。

[0028] 较佳地,所述第一变换核矩阵A为

					32	32	32	32	32	32	32	32	32	32	32	32	32	32
					44	38	25	9	-9	-25	-38	-44						
	32	32	32	32	42	17	-17	-42	-42	-17	17	42						
[0029]	42	17	-17	-42	38	-9	-44	-25	25	44	9	-38						
	32	-32	-32	32	32	-32	-32	32	32	-32	-32	32						
	17	-42	42	-17	25	-44	9	38	-38	-9	44	-25						
					17	-42	42	-17	-17	42	-42	17						
					9	-25	38	-44	44	-38	25	-9						
	32	32	32	32	32	32	32	32	32	32	32	32	32	32	32	32	32	32
	45	43	40	35	29	21	13	4	-4	-13	-21	-29	-35	-40	-43	-45		
	44	38	25	9	-9	-25	-38	-44	-44	-38	-25	-9	9	25	38	44		
	43	29	4	-21	-40	-45	-35	-13	13	35	45	40	21	-4	-29	-43		
	42	17	-17	-42	-42	-17	17	42	42	17	-17	-42	-42	-17	17	42		
	40	4	-35	-43	-13	29	45	21	-21	-45	-29	13	43	35	-4	-40		
	38	-9	-44	-25	25	44	9	-38	-38	9	44	25	-25	-44	-9	38		
	35	-21	-43	4	45	13	-40	-29	29	40	-13	-45	-4	43	21	-35		
或	32	-32	-32	32	32	-32	-32	32	32	-32	-32	32	32	-32	-32	32		或
	29	-40	-13	45	-4	-43	21	35	-35	-21	43	4	-45	13	40	-29		
	25	-44	9	38	-38	-9	44	-25	-25	44	-9	-38	38	9	-44	25		
	21	-45	29	13	-43	35	4	-40	40	-4	-35	43	-13	-29	45	-21		
	17	-42	42	-17	-17	42	-42	17	17	-42	42	-17	-17	42	-42	17		
	13	-35	45	-40	21	4	-29	43	-43	29	-4	-21	40	-45	35	-13		
	9	-25	38	-44	44	-38	25	-9	-9	25	-38	44	-44	38	-25	9		
	4	-13	21	-29	35	-40	43	-45	45	-43	40	-35	29	-21	13	-4		

所述第一变换矩阵Y1进行一维变换,将该变换的结果作为变换系数矩阵。

[0062] 较佳地,所述利用第一变换核矩阵A对所述预测残差矩阵X进行一维变换包括:计算 $Y=X \times A^T$,将Y中每一个元素分别与w1相加,并将相加后的结果以自然二进制表达形式右移s1位;

[0063] 其中,w1、s1均为整数,并且 $w1 \geq 0, s1 \geq 0$ 。

[0064] 较佳地,所述利用第二变换核矩阵A'对所述第一变换矩阵Y1进行一维变换包括:计算 $Y'=A \times Y1$,将Y'中每一个元素分别与w2相加,并将相加后的结果以自然二进制表达形式右移s2位;

[0065] 其中,w2、s2均为整数,并且 $w2 \geq 0, s2 \geq 0$ 。

[0066] 较佳地,所述利用第一变换核矩阵A对所述预测残差矩阵X进行一维变换包括:计算 $Y=A \times X$,将Y中每一个元素分别与w1相加,并将相加后的结果以自然二进制表达形式右移s1位;

[0067] 其中,w1、s1均为整数,并且 $w1 \geq 0, s1 \geq 0$ 。

[0068] 较佳地,所述利用第二变换核矩阵A'对所述第一变换矩阵Y1进行一维变换包括:计算 $Y'=Y1 \times A^T$,将Y'中每一个元素分别与w2相加,并将相加后的结果以自然二进制表达形式右移s2位;

[0069] 其中,w2、s2均为整数,并且 $w2 \geq 0, s2 \geq 0$ 。

[0070] 较佳地,所述第一变换核矩阵A为

32	32	32	32
42	17	-17	-42
32	-32	-32	32
17	-42	42	-17

或

[0071]

32	32	32	32	32	32	32	32
44	38	25	9	-9	-25	-38	-44
42	17	-17	-42	-42	-17	17	42
38	-9	-44	-25	25	44	9	-38
32	-32	-32	32	32	-32	-32	32
25	-44	9	38	-38	-9	44	-25
17	-42	42	-17	-17	42	-42	17
9	-25	38	-44	44	-38	25	-9

或

制表达形式右移s2位;

[0088] 其中,w2、s2均为整数,并且w2≥0,s2≥0。

[0089] 较佳地,所述第二模块利用第一变换核矩阵A对所述预测残差矩阵X进行一维变换包括:计算Y=A×X,将Y中每一个元素分别与w1相加,并将相加后的结果以自然二进制表达形式右移s1位;

[0090] 其中,w1、s1均为整数,并且w1≥0,s1≥0。

[0091] 较佳地,所述第三模块利用第二变换核矩阵A'对所述第一变换矩阵Y1进行一维变换包括:计算Y'=Y1×A^T,将Y'中每一个元素分别与w2相加,并将相加后的结果以自然二进制表达形式右移s2位;

[0092] 其中,w2、s2均为整数,并且w2≥0,s2≥0。

[0093] 较佳地,所述变换核矩阵A为

32	32	32	32
42	17	-17	-42
32	-32	-32	32
17	-42	42	-17、

或

[0094]

32	32	32	32	32	32	32	32
44	38	25	9	-9	-25	-38	-44
42	17	-17	-42	-42	-17	17	42
38	-9	-44	-25	25	44	9	-38
32	-32	-32	32	32	-32	-32	32
25	-44	9	38	-38	-9	44	-25
17	-42	42	-17	-17	42	-42	17
9	-25	38	-44	44	-38	25	-9、

或

[0095]

32	32	32	32	32	32	32	32	32	32	32	32	32	32	32	
45	43	40	35	29	21	13	4	-4	-13	-21	-29	-35	-40	-43	-45
44	38	25	9	-9	-25	-38	-44	-44	-38	-25	-9	9	25	38	44
43	29	4	-21	-40	-45	-35	-13	13	35	45	40	21	-4	-29	-43
42	17	-17	-42	-42	-17	17	42	42	17	-17	-42	-42	-17	17	42
40	4	-35	-43	-13	29	45	21	-21	-45	-29	13	43	35	-4	-40
38	-9	-44	-25	25	44	9	-38	-38	9	44	25	-25	-44	-9	38
35	-21	-43	4	45	13	-40	-29	29	40	-13	-45	-4	43	21	-35
32	-32	-32	32	32	-32	-32	32	32	-32	-32	32	32	-32	-32	32
29	-40	-13	45	-4	-43	21	35	-35	-21	43	4	-45	13	40	-29
25	-44	9	38	-38	-9	44	-25	-25	44	-9	-38	38	9	-44	25
21	-45	29	13	-43	35	4	-40	40	-4	-35	43	-13	-29	45	-21
17	-42	42	-17	-17	42	-42	17	17	-42	42	-17	-17	42	-42	17
13	-35	45	-40	21	4	-29	43	-43	29	-4	-21	40	-45	35	-13
9	-25	38	-44	44	-38	25	-9	-9	25	-38	44	-44	38	-25	9
4	-13	21	-29	35	-40	43	-45	45	-43	40	-35	29	-21	13	-4、

或

$$[0112] \quad \begin{cases} dist(\mathbf{A}) = \sum_{i=1}^N \sum_{j=1, i \neq j}^N \frac{|P(i, j)|}{|P(i, i)|} \\ normal(\mathbf{A}) = \sum_{i=1}^N |Q(i, i) - 1| \\ orth(\mathbf{A}) = \sum_{i=1}^N \sum_{j=1, j \neq i}^N |Q(i, j)| \end{cases} \quad (4)$$

$$[0113] \quad \begin{cases} \mathbf{P} = \mathbf{A} \times \mathbf{DCT}^T \\ \mathbf{Q} = \frac{\mathbf{A}^T \times \mathbf{A}}{Factor^2} \end{cases} \quad (5)$$

[0114] 其中, A是变换核矩阵, 大小为 $N \times N$, DCT表示无理数的离散余弦变换矩阵, 上标“T”表示矩阵的转置, α, β, γ 是三个参数, 可以根据实际情况而设定, 且有 $\beta < \alpha, \gamma < \alpha$ 。

[0115] 上述方法中, TH的取值可以有以下三种:

[0116] 第一种:

[0117] $TH = J(M)$, 其中, M为无理数的离散余弦变换矩阵乘以所述Factor、并分别对结果中的每个元素四舍五入取整得到的矩阵, 所述M的长和宽均为N;

[0118] $J(M) = \frac{\alpha \times dist(M) + \beta \times norm(M) + \gamma \times orth(M)}{\alpha + \beta + \gamma}$, 其中, α, β, γ 是三个参数, 满足 $\beta < \alpha, \gamma < \alpha$, $dist(M), normal(M)$ 和 $orth(M)$ 的定义如下式所示:

$$[0119] \quad \begin{cases} dist(M) = \sum_{i=1}^N \sum_{j=1, i \neq j}^N \frac{|P(i, j)|}{|P(i, i)|} \\ normal(M) = \sum_{i=1}^N |Q(i, i) - 1| \\ orth(M) = \sum_{i=1}^N \sum_{j=1, j \neq i}^N |Q(i, j)| \\ \mathbf{P} = M \times \mathbf{DCT}^T \\ \mathbf{Q} = \frac{M^T \times M}{Factor^2} \end{cases}$$

[0120] 其中, “T”表示矩阵的转置, $P(i, j)$ 表示矩阵P第i行第j列的元素, $Q(i, j)$ 表示矩阵Q第i行第j列的元素, DCT表示无理数的离散余弦变换矩阵。

[0121] 第二种:

[0122] 当 $Factor = 2^6 \times \sqrt{N}$, 其中 $N=4, 8, 16$ 或 32 时, $TH = J(M)$, 其中, M为H. 265标准所规定的变换核矩阵。J(M)的计算方式与上述J(A)的计算方式相同。

[0123] 第三种:

[0124] $TH = N \times 0.02$ 。

[0125] 本发明还提出一种提高数字信号变换性能的装置, 用于构造N行N列的变换核矩阵A, 使所述变换核矩阵A同时满足以下(a)和(b)两个条件:

[0126] (a) $[\text{DCT}(i, j) \times \text{Factor}] - 2 \leq A(i, j) \leq [\text{DCT}(i, j) \times \text{Factor}] + 2$

[0127] (b) $J(A) < \text{TH}$;

[0128] 其中,式(a)中的 $A(i, j)$ 是变换核矩阵 A 第 i 行第 j 列的元素, $\text{DCT}(i, j)$ 为离散余弦变换矩阵中第 i 行第 j 列的元素,定义如下式; Factor 是一个大于1的因子, $[\]$ 表示四舍五入取整;

$$[0129] \quad \text{DCT}(i, j) = \begin{cases} \frac{1}{\sqrt{N}}, & i = 0 \\ \sqrt{\frac{2}{N}} \times \cos\left(\frac{(2 \times j + 1) \times i \times \pi}{2N}\right), & i \neq 0 \end{cases}$$

[0130] 式(b)中的 TH 是一个预设的阈值, $J(A)$ 由下式定义:

$$[0131] \quad J(\mathbf{A}) = \frac{\alpha \times \text{dist}(\mathbf{A}) + \beta \times \text{norm}(\mathbf{A}) + \gamma \times \text{orth}(\mathbf{A})}{\alpha + \beta + \gamma}$$

[0132] 上式中的 α, β, γ 是三个参数,满足 $\beta < \alpha, \gamma < \alpha$, $\text{dist}(A)$, $\text{normal}(A)$ 和 $\text{orth}(A)$ 的定义如下式所示:

$$[0133] \quad \begin{cases} \text{dist}(\mathbf{A}) = \sum_{i=1}^N \sum_{j=1, i \neq j}^N \frac{|P(i, j)|}{|P(i, i)|} \\ \text{normal}(\mathbf{A}) = \sum_{i=1}^N |Q(i, i) - 1| \\ \text{orth}(\mathbf{A}) = \sum_{i=1}^N \sum_{j=1, j \neq i}^N |Q(i, j)| \\ \mathbf{P} = \mathbf{A} \times \mathbf{DCT}^T \\ \mathbf{Q} = \frac{\mathbf{A}^T \times \mathbf{A}}{\text{Factor}^2} \end{cases}$$

[0134] 其中,“ T ”表示矩阵的转置, $P(i, j)$ 表示矩阵 P 第 i 行第 j 列的元素, $Q(i, j)$ 表示矩阵 Q 第 i 行第 j 列的元素, DCT 表示无理数的离散余弦变换矩阵。

[0135] 上述装置中, $\text{TH} = J(M)$,其中, M 为无理数的离散余弦变换矩阵乘以所述 Factor 、并分别对结果中的每个元素四舍五入取整得到的矩阵,所述 M 的长和宽均为 N ;

$$[0136] \quad J(M) = \frac{\alpha \times \text{dist}(M) + \beta \times \text{norm}(M) + \gamma \times \text{orth}(M)}{\alpha + \beta + \gamma}, \text{其中, } \alpha, \beta, \gamma \text{ 是三个参数,满足 } \beta < \alpha, \gamma < \alpha, \text{dist}(M), \text{normal}(M) \text{ 和 } \text{orth}(M) \text{ 的定义如下式所示:}$$

$$\begin{cases}
 dist(M) = \sum_{i=1}^N \sum_{j=1, i \neq j}^N \frac{|P(i, j)|}{|P(i, i)|} \\
 normal(M) = \sum_{i=1}^N |Q(i, i) - 1| \\
 orth(M) = \sum_{i=1}^N \sum_{j=1, j \neq i}^N |Q(i, j)| \\
 \mathbf{P} = \mathbf{M} \times \mathbf{DCT}^T \\
 \mathbf{Q} = \frac{\mathbf{M}^T \times \mathbf{M}}{Factor^2}
 \end{cases}$$

[0138] 其中，“T”表示矩阵的转置， $P(i, j)$ 表示矩阵P第i行第j列的元素， $Q(i, j)$ 表示矩阵Q第i行第j列的元素，DCT表示无理数的离散余弦变换矩阵。

[0139] 或者，上述装置中， $Factor = 2^6 \times \sqrt{N}$ ，其中 $N=4, 8, 16$ 或 32 时，所述 $TH=J(M)$ ，其中， M 为H.265标准所规定的变换核矩阵。 $J(M)$ 的计算方式与上述 $J(A)$ 的计算方式相同。

[0140] 或者，上述装置中， $TH=N \times 0.02$ 。

[0141] 本发明还提出一种利用上述方法构造的变换核矩阵进行的数字信号变换方法，包括：

[0142] 将待变换的L行K列的数据块X采用如下任意一种方式进行一维变换：

[0143] (a) $Y=A \times X$ ，将Y中每一个元素分别与 w_1 相加，并将相加后的结果以自然二进制表达形式右移 s_1 位，得到数据变换的结果；其中，所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵，且N的取值为L； w_1, s_1 为整数，并且 $w_1 \geq 0, s_1 \geq 0$ ；

[0144] (b) $Y=X \times A^T$ ，将Y中每一个元素分别与 w_2 相加，并将相加后的结果以自然二进制表达形式右移 s_2 位，得到数据变换的结果；其中，所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵，且N的取值为K； w_2, s_2 为整数，并且 $w_2 \geq 0, s_2 \geq 0$ ；

[0145] (c) $Y=X \times A$ ，将Y中每一个元素分别与 w_3 相加，并将相加后的结果以自然二进制表达形式右移 s_3 位，得到数据变换的结果；其中，所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵，且N的取值为K； w_3, s_3 为整数，并且 $w_3 \geq 0, s_3 \geq 0$ ；

[0146] (d) $Y=A^T \times X$ ，将Y中每一个元素分别与 w_4 相加，并将相加后的结果以自然二进制表达形式右移 s_4 位，得到数据变换的结果；其中，所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵，且N的取值为L； w_4, s_4 为整数，并且 $w_4 \geq 0, s_4 \geq 0$ 。

[0147] 本领域技术人员可知，在二维图像处理中，可以连续应用上述(a)和(b)的一维变换，或者，连续应用上述(c)和(d)的一维变换，从而实现对二维图像的变换处理。其中，两次一维变换的前后顺序可以任意调整，例如，可以先进行一维变换(a)再对变换结果进行一维变换(b)，或者，也可以先进行一维变换(b)再对变换结果进行一维变换(a)。在变换处理过程中，根据被变换的原始矩阵和中间矩阵的维数，调整变换核矩阵的维数。

[0148] 本发明还提出一种数字信号变换装置，用于将待变换的L行K列的数据块X采用如下任意一种方式进行一维变换：

[0149] (a) $Y=A \times X$ ，将Y中每一个元素分别与 w_1 相加，并将相加后的结果以自然二进制表

达形式右移 s_1 位,得到数据变换的结果;其中,所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵,且N的取值为L; w_1, s_1 为整数,并且 $w_1 \geq 0, s_1 \geq 0$;

[0150] (b) $Y = X \times A^T$,将Y中每一个元素分别与 w_2 相加,并将相加后的结果以自然二进制表达形式右移 s_2 位,得到数据变换的结果;其中,所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵,且N的取值为K; w_2, s_2 为整数,并且 $w_2 \geq 0, s_2 \geq 0$;

[0151] (c) $Y = X \times A$,将Y中每一个元素分别与 w_3 相加,并将相加后的结果以自然二进制表达形式右移 s_3 位,得到数据变换的结果;其中,所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵,且N的取值为K; w_3, s_3 为整数,并且 $w_3 \geq 0, s_3 \geq 0$;

[0152] (d) $Y = A^T \times X$,将Y中每一个元素分别与 w_4 相加,并将相加后的结果以自然二进制表达形式右移 s_4 位,得到数据变换的结果;其中,所述A为采用权利要求1至4任意一项所述的方法构造的N行N列的变换核矩阵,且N的取值为L; w_4, s_4 为整数,并且 $w_4 \geq 0, s_4 \geq 0$ 。

[0153] 以下举具体的实施例对本发明做详细介绍:

[0154] 实施例1:

[0155] 在一个实际 8×8 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过9bit,即 $Factor = 256\sqrt{2}$ 。

[0156] 若 $\alpha = 3, \beta = \gamma = 1$,变换核矩阵A必须同时满足:

[0157] (a) $[DCT(i, j) \times Factor] - 2 \leq A(i, j) \leq [DCT(i, j) \times Factor] + 2$

[0158] (b) $J(A) < TH$ 。

[0159] TH值根据以下得到:

[0160] 矩阵M是在 $Factor = 256\sqrt{2}$ 下根据(1)式进行四舍五入取整得到的矩阵,如下所示:

$$[0161] \quad \mathbf{M} = \begin{bmatrix} 128 & 128 & 128 & 128 & 128 & 128 & 128 & 128 \\ 178 & 151 & 101 & 35 & -35 & -101 & -151 & -178 \\ 167 & 69 & -69 & -167 & -167 & -69 & 69 & 167 \\ 151 & -35 & -178 & -101 & 101 & 178 & 35 & -151 \\ 128 & -128 & -128 & 128 & 128 & -128 & -128 & 128 \\ 101 & -178 & 35 & 151 & -151 & -35 & 178 & -101 \\ 69 & -167 & 167 & -69 & -69 & 167 & -167 & 69 \\ 35 & -101 & 151 & -178 & 178 & -151 & 101 & -35 \end{bmatrix}$$

[0162] 通过计算可以得到 $J(M) = 0.015159$ 。设定阈值 $TH = J(M)$ 。

[0163] 写成集合形式即是 $A \in \{S: J(S) < 0.015159\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个变换核矩阵A的实例如下:

$$[0164] \quad \mathbf{A} = \begin{bmatrix} 128 & 128 & 128 & 128 & 128 & 128 & 128 & 128 \\ 177 & 150 & 100 & 35 & -35 & -100 & -150 & -177 \\ 167 & 69 & -69 & -167 & -167 & -69 & 69 & 167 \\ 150 & -35 & -177 & -100 & 100 & 177 & 35 & -150 \\ 128 & -128 & -128 & 128 & 128 & -128 & -128 & 128 \\ 100 & -177 & 35 & 150 & -150 & -35 & 177 & -100 \\ 69 & -167 & 167 & -69 & -69 & 167 & -167 & 69 \\ 35 & -100 & 150 & -177 & 177 & -150 & 100 & -35 \end{bmatrix}$$

[0165] 计算可以得到 $J(A) = 0.014621$ 。

[0166] 实施例2:

[0167] 在一个实际 16×16 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过8bit,即Factor=256。

[0168] 若 $\alpha=2, \beta=\gamma=1$,变换核矩阵A必须同时满足:

[0169] (a) $[DCT(i, j) \times Factor] - 2 \leq A(i, j) \leq [DCT(i, j) \times Factor] + 2$

[0170] (b) $J(A) < TH$ 。

[0171] TH值根据以下得到:

[0172] 矩阵M为H.265标准中规定的 16×16 变换核,如下所示:

[0173] $M =$

64	64	64	64	64	64	64	64	64	64	64	64	64	64	64	64
90	87	80	70	57	43	25	9	-9	-25	-43	-57	-70	-80	-87	-90
89	75	50	18	-18	-50	-75	-89	-89	-75	-50	-18	18	50	75	89
87	57	9	-43	-80	-90	-70	-25	25	70	90	80	43	-9	-57	-87
83	36	-36	-83	-83	-36	36	83	83	36	-36	-83	-83	-36	36	83
80	9	-70	-87	-25	57	90	43	-43	-90	-57	25	87	70	-9	-80
75	-18	-89	-50	50	89	18	-75	-75	18	89	50	-50	-89	-18	75
70	-43	-87	9	90	25	-80	-57	57	80	-25	-90	-9	87	43	-70
64	-64	-64	64	64	-64	-64	64	64	-64	-64	64	64	-64	-64	64
57	-80	-25	90	-9	-87	43	70	-70	-43	87	9	-90	25	80	-57
50	-89	18	75	-75	-18	89	-50	-50	89	-18	-75	75	18	-89	50
43	-90	57	25	-87	70	9	-80	80	-9	-70	87	-25	-57	90	-43
36	-83	83	-36	-36	83	-83	36	36	-83	83	-36	-36	83	-83	36
25	-70	90	-80	43	9	-57	87	-87	57	-9	-43	80	-90	70	-25
18	-50	75	-89	89	-75	50	-18	-18	50	-75	89	-89	75	-50	18
9	-25	43	-57	70	-80	87	-90	90	-87	80	-70	57	-43	25	-9

[0174] 通过计算可以得到 $J(M) = 0.13377$ 。设定阈值 $TH = J(M)$ 。

[0175] 写成集合形式即是 $A \in \{S: J(S) < 0.13377\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个变换核矩阵A的实例如下:

[0176] $A =$

64	64	64	64	64	64	64	64	64	64	64	64	64	64	64	64
90	87	80	70	57	43	26	9	-9	-26	-43	-57	-70	-80	-87	-90
89	75	50	18	-18	-50	-75	-89	-89	-75	-50	-18	18	50	75	89
87	57	9	-43	-80	-90	-70	-26	26	70	90	80	43	-9	-57	-87
84	35	-35	-84	-84	-35	35	84	84	35	-35	-84	-84	-35	35	84
80	9	-70	-87	-26	57	90	43	-43	-90	-57	26	87	70	-9	-80
75	-18	-89	-50	50	89	18	-75	-75	18	89	50	-50	-89	-18	75
70	-43	-87	9	90	26	-80	-57	57	80	-26	-90	-9	87	43	-70
64	-64	-64	64	64	-64	-64	64	64	-64	-64	64	64	-64	-64	64
57	-80	-26	90	-9	-87	43	70	-70	-43	87	9	-90	26	80	-57
50	-89	18	75	-75	-18	89	-50	-50	89	-18	-75	75	18	-89	50
43	-90	57	26	-87	70	9	-80	80	-9	-70	87	-26	-57	90	-43
35	-84	84	-35	-35	84	-84	35	35	-84	84	-35	-35	84	-84	35
26	-70	90	-80	43	9	-57	87	-87	57	-9	-43	80	-90	70	-26
18	-50	75	-89	89	-75	50	-18	-18	50	-75	89	-89	75	-50	18
9	-26	43	-57	70	-80	87	-90	90	-87	80	-70	57	-43	26	-9

[0177] 通过计算可以得到 $J(A) = 0.080737$ 。

[0178] 实施例3:

[0179] 在一个实际 8×8 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过8bit,即 $Factor = 128\sqrt{2}$ 。

[0180] 如果 $\alpha=2, \beta=\gamma=1$,变换核矩阵A必须同时满足:

[0181] (a) $[DCT(i, j) \times Factor] - 2 \leq A(i, j) \leq [DCT(i, j) \times Factor] + 2$

[0182] (b) $J(A) < TH$ 。

[0183] TH值根据以下得到:

[0184] 矩阵M为H.265标准中规定的 8×8 变换核矩阵,如下所示:

$$\begin{array}{l}
 [0185] \quad M = \begin{array}{cccccccc}
 64 & 64 & 64 & 64 & 64 & 64 & 64 & 64 \\
 89 & 75 & 50 & 18 & -18 & -50 & -75 & -89 \\
 83 & 36 & -36 & -83 & -83 & -36 & 36 & 83 \\
 75 & -18 & -89 & -50 & 50 & 89 & 18 & -75 \\
 64 & -64 & -64 & 64 & 64 & -64 & -64 & 64 \\
 50 & -89 & 18 & 75 & -75 & -18 & 89 & -50 \\
 36 & -83 & 83 & -36 & -36 & 83 & -83 & 36 \\
 18 & -50 & 75 & -89 & 89 & -75 & 50 & -18
 \end{array}
 \end{array}$$

[0186] 通过计算可以得到 $J(M) = 0.038484$ 。设定阈值 $TH = J(M)$ 。

[0187] 写成集合形式即是 $A \in \{S: J(S) < 0.038484\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个变换核矩阵A的实例如下:

$$\begin{array}{l}
 [0188] \quad A = \begin{array}{cccccccc}
 64 & 64 & 64 & 64 & 64 & 64 & 64 & 64 \\
 89 & 75 & 50 & 18 & -18 & -50 & -75 & -89 \\
 84 & 35 & -35 & -84 & -84 & -35 & 35 & 84 \\
 75 & -18 & -89 & -50 & 50 & 89 & 18 & -75 \\
 64 & -64 & -64 & 64 & 64 & -64 & -64 & 64 \\
 50 & -89 & 18 & 75 & -75 & -18 & 89 & -50 \\
 35 & -84 & 84 & -35 & -35 & 84 & -84 & 35 \\
 18 & -50 & 75 & -89 & 89 & -75 & 50 & -18
 \end{array}
 \end{array}$$

[0189] 通过计算可以得到 $J(M) = 0.02687$ 。

[0190] 实施例4:

[0191] 在一个实际 4×4 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过8bit,即Factor=128。

[0192] 若 $\alpha = 4, \beta = \gamma = 1$,变换核矩阵A必须同时满足:

[0193] (a) $[DCT(i, j) \times Factor] - 2 \leq A(i, j) \leq [DCT(i, j) \times Factor] + 2$

[0194] (b) $J(A) < TH$ 。

[0195] TH值根据以下得到:

[0196] 矩阵M为H.265标准中规定的 4×4 变换核矩阵,如下所示:

$$\begin{array}{l}
 [0197] \quad M = \begin{array}{cccc}
 64 & 64 & 64 & 64 \\
 83 & 36 & -36 & -83 \\
 64 & -64 & -64 & 64 \\
 36 & -83 & 83 & -36
 \end{array}
 \end{array}$$

[0198] 通过计算可以得到 $J(M) = 0.022349$ 。设定阈值 $TH = J(M)$ 。

[0199] 写成集合形式即是 $A \in \{S: J(S) < 0.022349\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个变换核矩阵A的实例如下:

$$[0200] \quad A = \begin{bmatrix} 64 & 64 & 64 & 64 \\ 84 & 35 & -35 & -84 \\ 64 & -64 & -64 & 64 \\ 35 & -84 & 84 & -35 \end{bmatrix}$$

[0201] 通过计算可以得到 $J(M) = 0.006411$ 。

[0202] 实施例5:

[0203] 在一个实际 8×8 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过7bit,即 $Factor = 64\sqrt{2}$ 。

[0204] 若 $\alpha = 5, \beta = 1.5, \gamma = 1$,变换核矩阵A必须同时满足:

[0205] (a) $[DCT(i, j) \times Factor] - 2 \leq A(i, j) \leq [DCT(i, j) \times Factor] + 2$

[0206] (b) $J(A) < TH$ 。

[0207] TH值根据以下得到。

[0208] 矩阵M为AVS2的参考软件RD3.0中规定的 8×8 变换核矩阵,如下所示:

$$[0209] \quad M = \begin{bmatrix} 32 & 32 & 32 & 32 & 32 & 32 & 32 & 32 \\ 44 & 38 & 25 & 9 & -9 & -25 & -38 & -44 \\ 42 & 18 & -18 & -42 & -42 & -18 & 18 & 42 \\ 38 & -9 & -44 & -25 & 25 & 44 & 9 & -38 \\ 32 & -32 & -32 & 32 & 32 & -32 & -32 & 32 \\ 25 & -44 & 9 & 38 & -38 & -9 & 44 & -25 \\ 18 & -42 & 42 & -18 & -18 & 42 & -42 & 18 \\ 9 & -25 & 38 & -44 & 44 & -38 & 25 & -9 \end{bmatrix}$$

[0210] 通过计算可以得到 $J(M) = 0.0.068060$ 。设定阈值 $TH = J(M)$ 。

[0211] 写成集合形式即是 $A \in \{S: J(S) < 0.068060\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个变换核矩阵A的实例如下:

$$[0212] \quad A = \begin{bmatrix} 32 & 32 & 32 & 32 & 32 & 32 & 32 & 32 \\ 44 & 38 & 25 & 9 & -9 & -25 & -38 & -44 \\ 42 & 17 & -17 & -42 & -42 & -17 & 17 & 42 \\ 38 & -9 & -44 & -25 & 25 & 44 & 9 & -38 \\ 32 & -32 & -32 & 32 & 32 & -32 & -32 & 32 \\ 25 & -44 & 9 & 38 & -38 & -9 & 44 & -25 \\ 17 & -42 & 42 & -17 & -17 & 42 & -42 & 17 \\ 9 & -25 & 38 & -44 & 44 & -38 & 25 & -9 \end{bmatrix}$$

[0213] 通过计算可以得到 $J(M) = 0.055759$ 。

[0214] 实施例6:

[0215] 在一个实际 32×32 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过7bit,即 $Factor = 512\sqrt{2}$ 。若 $\alpha = 2, \beta = 1.5, \gamma = 1$,变换核矩阵A必须同时满足:

[0216] (a) $[DCT(i, j) \times Factor] - 2 \leq A(i, j) \leq [DCT(i, j) \times Factor] + 2$

[0228] 实施例8:

[0229] 在一个实际 16×16 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过7bit,即Factor=128。若 $\alpha=3, \beta=1, \gamma=1$,变换核矩阵A必须同时满足:

[0230] (a) $[\text{DCT}(i, j) \times \text{Factor}] - 2 \leq A(i, j) \leq [\text{DCT}(i, j) \times \text{Factor}] + 2$

[0231] (b) $J(A) \leq \text{TH}$ 。

[0232] $\text{TH} = 16 \times 0.02 = 0.32$ 。

[0233] 写成集合形式即是 $A \in \{S: J(S) < 0.32\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个 16×16 变换核矩阵A的实例,其 $J(A) = 0.158616$ 。

[0234]

32	32	32	32	32	32	32	32	32	32	32	32	32	32	32	32
45	43	40	35	29	21	13	4	-4	-13	-21	-29	-35	-40	-43	-45
44	38	25	9	-9	-25	-38	-44	-44	-38	-25	-9	9	25	38	44
43	29	4	-21	-40	-45	-35	-13	13	35	45	40	21	-4	-29	-43
42	17	-17	-42	-42	-17	17	42	42	17	-17	-42	-42	-17	17	42
40	4	-35	-43	-13	29	45	21	-21	-45	-29	13	43	35	-4	-40
38	-9	-44	-25	25	44	9	-38	-38	9	44	25	-25	-44	-9	38
35	-21	-43	4	45	13	-40	-29	29	40	-13	-45	-4	43	21	-35
32	-32	-32	32	32	-32	-32	32	32	-32	-32	32	32	-32	-32	32
29	-40	-13	45	-4	-43	21	35	-35	-21	43	4	-45	13	40	-29
25	-44	9	38	-38	-9	44	-25	-25	44	-9	-38	38	9	-44	25
21	-45	29	13	-43	35	4	-40	40	-4	-35	43	-13	-29	45	-21
17	-42	42	-17	-17	42	-42	17	17	-42	42	-17	-17	42	-42	17
13	-35	45	-40	21	4	-29	43	-43	29	-4	-21	40	-45	35	-13
9	-25	38	-44	44	-38	25	-9	-9	25	-38	44	-44	38	-25	9
4	-13	21	-29	35	-40	43	-45	45	-43	40	-35	29	-21	13	-4

[0235] 实施例9:

[0236] 在一个实际 4×4 变换过程中,对变换的实现具有以下要求:变换核矩阵A中每个系数为整数,且每个系数的存储空间不超过7bit,即Factor=64。若 $\alpha=3, \beta=1, \gamma=1$,变换核矩阵A必须同时满足:

[0237] (a) $[\text{DCT}(i, j) \times \text{Factor}] - 2 \leq A(i, j) \leq [\text{DCT}(i, j) \times \text{Factor}] + 2$

[0238] (b) $J(A) \leq \text{TH}$ 。

[0239] $\text{TH} = 4 \times 0.02 = 0.08$ 。

[0240] 写成集合形式即是 $A \in \{S: J(S) < 0.08\}$,并且A满足上述条件(a)。通过该约束可以得到若干有限个变换核矩阵,下面给出某一个 4×4 变换核矩阵A的实例,其 $J(A) = 0.01069$ 。

[0241]

32	32	32	32
42	17	-17	-42
32	-32	-32	32
17	-42	42	-17

[0242] 实施例10:

[0243] 一个实际的变换过程中,待变换的数据块X为 16×16 块,数据位宽为n-bit,变换核矩阵A为实施例2中通过 $J(A) < \text{TH}$ 的约束得到的 16×16 的矩阵,要求变换后的数据块Y其数据位宽不超过r-bit,变换过程为:

[0244] $Y=A \times X$, 将Y中每一个元素分别与w相加, 并将相加后的结果以自然二进制表达形式右移s位, 得到数据变换的结果; 其中, $s=n+10-r$, s的结果大于或等于0;

[0245] 当 $s=0$ 时, $w=0$; 当 $s>0$ 时, w为1以自然二进制表达形式左移(s-1)位的结果。

[0246] 变换过程 $Y=A \times X$ 采用矩阵乘法表示, 而在实际实现过程中, 矩阵乘法也可以表示成蝶形结构实现。

[0247] 实施例11:

[0248] 一个实际的变换过程中, 待变换的数据块X为 32×8 块, 数据位宽为n-bit, 变换核矩阵A为实施例1中通过 $J(A) < TH$ 的约束得到的 8×8 的矩阵, 要求变换后的数据块Y其数据位宽不超过r-bit, 变换过程为:

[0249] $Y=X \times A^T$, 将Y中每一个元素分别与w相加, 并将相加后的结果以自然二进制表达形式右移s位, 得到数据变换的结果; 其中, $s=n+11-r$, s的结果大于或等于0;

[0250] 当 $s<2$ 时, $w=0$; 当 $s \geq 2$ 时, w为1以自然二进制表达形式左移(s-2)位的结果。

[0251] 变换过程 $Y=X \times A^T$ 采用矩阵乘法表示, 而在实际实现过程中, 矩阵乘法也可以表示成蝶形结构实现。

[0252] 实施例12:

[0253] 一个实际的变换过程中, 待变换的数据块X为 32×4 块, 数据位宽为n-bit, 变换核矩阵A为实施例4中通过 $J(A) < TH$ 的约束得到的 4×4 的矩阵, 要求变换后的数据块Y其数据位宽不超过r-bit, 变换过程为:

[0254] $Y=X \times A$, 将Y中每一个元素分别与w相加, 并将相加后的结果以自然二进制表达形式右移s位, 得到数据变换的结果; 其中, $s=n+7-r$, s的结果大于或等于0;

[0255] w为1以自然二进制表达形式左移s位后再除以3, 然后进行四舍五入取整得到的结果。

[0256] 变换过程 $Y=X \times A$ 采用矩阵乘法表示, 而在实际实现过程中, 矩阵乘法也可以表示成蝶形结构实现。

[0257] 实施例13:

[0258] 一个实际的变换过程中, 待变换的数据块X为 32×8 块, 数据位宽为n-bit, 变换核矩阵A为实施例6中通过 $J(A) < TH$ 的约束得到的 32×32 的矩阵, 要求变换后的数据块Y其数据位宽不超过r-bit, 变换过程为:

[0259] $Y=A^T \times X$, 将Y中每一个元素分别与w相加, 并将相加后的结果以自然二进制表达形式右移s位, 得到数据变换的结果; 其中, $s=n+6-r$, s的结果大于或等于0;

[0260] w为1以自然二进制表达形式左移s位后再除以6, 然后进行四舍五入得到的结果。

[0261] 变换过程 $Y=A^T \times X$ 采用矩阵乘法表示, 而在实际实现过程中, 矩阵乘法也可以表示成蝶形结构实现。

[0262] 实施例14:

[0263] 在视频图像编码中, 图像在重建过程中用到的重建残差其位宽为n-bit, 限定变换过程中的中间数据位宽不超过r-bit。对于一个 $N \times N$ 块, 其对应的重建残差块为C, C由反量化系数块X(其数据位宽为s0)进行二维的 $N \times N$ 的反变换得到, 变换核矩阵为A, 且满足本发明中所定义的 $J(A) < TH$ 的约束, 反变换步骤包括:

[0264] (1) 将X进行第一维反变换并向右移s1位, 得到Y1

[0265] $Y1 = (X \times A + (1 \ll (s1-1))) \gg s1$

[0266] 上式的含义为： $Y = X \times A$ ，将Y中每一个元素分别与w1相加，并将相加后的结果以自然二进制表达形式右移s1位，得到数据变换的结果Y1；其中，当s1=0时，w1=0；当s1>0时，w1为1以自然二进制表达形式左移(s1-1)位的结果。

[0267] 过程 $Y = X \times A$ 采用矩阵乘法表示，而在实际实现过程中，矩阵乘法也可以表示成蝶形结构实现。

[0268] (2) 将Y1进行第二维反变换并向右移s2位，得到C

[0269] $C = (A^T \times Y1 + (1 \ll (s2-1))) \gg s2$

[0270] 上式的含义为： $Y = A^T \times Y1$ ，将Y中每一个元素分别与w2相加，并将相加后的结果以自然二进制表达形式右移s2位，得到数据变换的结果C。其中，当s2=0时，w2=0；当s2>0时，w2为1以自然二进制表达形式左移(s1-1)位的结果。

[0271] 过程 $Y = A^T \times Y1$ 采用矩阵乘法表示，而在实际实现过程中，矩阵乘法也可以表示成蝶形结构实现。

[0272] 定义中间变量 $m = \log_2(Factor / \sqrt{N})$ ，在变换核矩阵A的约束下，对应s1和s2的值由如下约束： $s1 = s0 + m - r$ ， $s2 = r + m - n$ ，s1和s2的结果均大于或等于0。

[0273] 上述过程中，符号“<<”表示数据以自然二进制表达形式进行左移操作，符号“>>”表示数据以自然二进制表达形式进行右移操作。

[0274] 本领域技术人员可知，上述利用变换核矩阵A进行二维N×N反变换的处理中，对反量化系数块X通过(1)完成了水平方向的一维反变换，再对该一维反变换结果通过(2)完成了垂直方向的一维反变换。事实上，本领域技术人员可知，对于二维图像变换，水平方向和垂直方向的变换顺序可以任意调整，均可以得到相同的变换结果。因此，上述利用变换核矩阵A进行二维N×N反变换的处理中，也可以先对反量化系数块X进行垂直方向的一维反变换，即上述处理(2)中将Y1替换为X，C替换为Y1；然后再对该一维反变换结果Y1进行水平方向的一维反变换，即上述处理(1)中将X替换为Y1，Y1替换为C。

[0275] 实施例15：

[0276] 在视频图像编码中，像素经过预测编码后得到预测残差，其位宽为n-bit，限定变换过程中的中间数据位宽不超过r-bit。对于一个N×N大小的残差块X，进行二维的N×N正变换，变换核矩阵为A，且满足本发明中所定义的 $J(A) < TH$ 的约束，其步骤包括：

[0277] (1) 将X进行第一维正变换并向右移s1位，得到Y1

[0278] $Y1 = (A \times X + (1 \ll (s1-2))) \gg s1$

[0279] 上式的含义为： $Y = A \times X$ ，将Y中每一个元素分别与w1相加，并将相加后的结果以自然二进制表达形式右移s1位，得到数据变换的结果Y1。其中，当s1<2时，w1=0；当s1≥2时，w1为1以自然二进制表达形式左移(s1-2)位的结果。

[0280] 过程 $Y = A \times X$ 采用矩阵乘法表示，而在实际实现过程中，矩阵乘法也可以表示成蝶形结构实现。

[0281] (2) 将Y1进行第二维正变换并向右移s2位，得到Y2

[0282] $Y2 = (Y1 \times A^T + (1 \ll (s2-1))) \gg s2$

[0283] 上式的含义为： $Y = Y1 \times A^T$ ，将Y中每一个元素分别与w2相加，并将相加后的结果以

自然二进制表达形式右移 s_2 位,得到数据变换的结果 Y_2 。其中,当 $s_2=0$ 时, $w_2=0$;当 $s_2>0$ 时, w_2 为1以自然二进制表达形式左移 (s_2-1) 位的结果。

[0284] 过程 $Y=Y_1 \times A^T$ 采用矩阵乘法表示,而在实际实现过程中,矩阵乘法也可以表示成蝶形结构实现。

[0285] 定义中间变量 $m_1 = \log_2 \left(\text{Factor} / \sqrt{N} \right)$, $m_2 = \log_2(N)$ 在变换核矩阵A的约束下,对应 s_1 和 s_2 的值由如下约束: $s_1 = n + m_1 + m_2 - r$, $s_2 = m_1 + m_2$, s_1 和 s_2 的结果均大于或等于0。

[0286] 上述过程中,符号“<<”表示数据以自然二进制表达形式进行左移操作,符号“>>”表示数据以自然二进制表达形式进行右移操作。

[0287] 本领域技术人员可知,上述利用变换核矩阵A进行二维 $N \times N$ 变换的处理中,对残差块X通过(1)完成了水平方向的一维变换,再对该一维变换结果通过(2)完成了垂直方向的一维变换。事实上,本领域技术人员可知,对于二维图像变换,水平方向和垂直方向的变换顺序可以任意调整,均可以得到相同的变换结果。因此,上述利用变换核矩阵A进行二维 $N \times N$ 变换的处理中,也可以先对残差块X进行垂直方向的一维变换,即上述处理(2)中将 Y_1 替换为X, Y_2 替换为 Y_1 ;然后再对该一维反变换结果 Y_1 进行水平方向的一维反变换,即上述处理(1)中将X替换为 Y_1 , Y_1 替换为 Y_2 。

[0288] 实施例16:

[0289] 在视频图像编码中,图像在重建过程中用到的重建残差其位宽为n-bit,限定变换过程中的中间数据位宽不超过r-bit。对于一个 $N \times N$ 块,其对应的重建残差块为C,C由反量化系数块X(其数据位宽为 s_0)进行二维的 $N \times N$ 的反变换得到,变换核矩阵为A,且满足本发明中所定义的 $J(A) < TH$ 的约束,反变换步骤包括:

[0290] (1) 将X进行第一维反变换并向右移 s_1 位,得到 Y_1

[0291] $Y_1 = (X \times A + (1 \ll (s_1 - 1))) \gg s_1$

[0292] 上式的含义为: $Y = X \times A$,将Y中每一个元素分别与 w_1 相加,并将相加后的结果以自然二进制表达形式右移 s_1 位,得到数据变换的结果 Y_1 。其中,当 $s_1=0$ 时, $w_1=0$;当 $s_1>0$ 时, w_1 为1以自然二进制表达形式左移 (s_1-1) 位的结果。

[0293] 过程 $Y = X \times A$ 采用矩阵乘法表示,而在实际实现过程中,矩阵乘法也可以表示成蝶形结构实现。

[0294] (2) 将 Y_1 进行第二维反变换并向右移 s_2 位,得到C

[0295] $C = (A^T \times Y_1 + (1 \ll (s_2 - 1))) \gg s_2$

[0296] 上式的含义为: $Y = A^T \times Y_1$,将Y中每一个元素分别与 w_2 相加,并将相加后的结果以自然二进制表达形式右移 s_2 位,得到数据变换的结果C。其中,当 $s_2=0$ 时, $w_2=0$;当 $s_2>0$ 时, w_2 为1以自然二进制表达形式左移 (s_2-1) 位的结果。

[0297] 过程 $Y = A^T \times Y_1$ 采用矩阵乘法表示,而在实际实现过程中,矩阵乘法也可以表示成蝶形结构实现。

[0298] 定义中间变量 $m = \log_2 \left(\text{Factor} / \sqrt{N} \right)$,在变换核矩阵A的约束下,对应 s_1 和 s_2 的值由如下约束: $s_1 = s_0 + m - r + 1$, $s_2 = r + m - n - 1$, s_1 和 s_2 的结果均大于或等于0。

[0299] 上述过程中,符号“<<”表示数据以自然二进制表达形式进行左移操作,符号“>>”表示数据以自然二进制表达形式进行右移操作。

[0300] 综上所述,本发明提出一种提高数字信号变换性能的方法、以及一种数字信号变换方法和装置,能够在一定实现精度限制下构造用于数字信号变换的变换核矩阵,并利用该新的变换核矩阵进行数字信号处理,与现有技术相比,本发明能够保证数字信号变换具有更高的去相关能力和更低的变换失真。

[0301] 以上所述仅为本发明的较佳实施例而已,并不用以限制本发明,凡在本发明的精神和原则之内,所做的任何修改、等同替换、改进等,均应包含在本发明保护的范围之内。