

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第4区分

【発行日】平成24年4月5日(2012.4.5)

【公開番号】特開2011-18427(P2011-18427A)

【公開日】平成23年1月27日(2011.1.27)

【年通号数】公開・登録公報2011-004

【出願番号】特願2009-164242(P2009-164242)

【国際特許分類】

G 11 C 11/406 (2006.01)

G 11 C 11/403 (2006.01)

G 11 C 11/401 (2006.01)

【F I】

G 11 C 11/34 3 6 3 K

G 11 C 11/34 3 7 1 J

G 11 C 11/34 3 6 2 Z

【手続補正書】

【提出日】平成24年2月22日(2012.2.22)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数のバンクを有するメモリと、

バンクアドレスとロウアドレスとカラムアドレスとを入力する入力部と、

入力信号に応じてリードコマンド、ライトコマンド、リフレッシュコマンドのいずれかを表すコマンドを発行するコマンド発生回路と、

前記リードコマンド又は前記ライトコマンドが発行された場合、前記複数のバンクのうちの、前記バンクアドレスに応じた選択バンクを選択し、前記選択バンクに対して前記ロウアドレスと前記カラムアドレスとに応じたリード動作又はライト動作を実行し、前記リードコマンド又は前記ライトコマンドの直後に前記リフレッシュコマンドが発行された場合、前記選択バンクに対してリフレッシュ動作を実行する制御部と

を具備する

半導体記憶装置。