

【特許請求の範囲】

【請求項 1】

上位装置に接続され、前記上位装置に対して第一の論理ボリュームを提供して、前記上位装置から前記第一の論理ボリュームに宛てて送られるデータを受けるチャンネルアダプタと、

前記チャンネルアダプタに接続され、前記上位装置との間でやり取りされるデータ、前記上位装置との間でやり取りされるデータに関する制御情報、及び自記憶制御装置の構成に関する構成情報が保存されるメモリと、

前記上位装置から前記第一の論理ボリュームに宛てて送られたデータを、前記第一の論理ボリュームに対応しており前記チャンネルアダプタとのデータの送受信においてデータの格納領域として用いられる第二の論理ボリュームに対するものとして、前記メモリから読み出し又は前記メモリに対して書き込むように制御するディスクアダプタと、

前記チャンネルアダプタ、前記メモリ及び前記ディスクアダプタを接続する接続装置と、

前記ディスクアダプタと接続され、前記ディスクアダプタの制御によって、前記第二の論理ボリュームに対するデータが冗長関係を有するデータ群として書き込まれる複数のディスクドライブとを有し、

前記チャンネルアダプタは、前記上位装置から前記メモリ内の前記構成情報が読み出される場合に利用される制御用論理ボリュームを前記上位装置に対して提供するものであり、前記上位装置から前記制御用論理ボリュームに宛てて発行された切り替え指示に応じて、前記第二の論理ボリュームに代えて、他の第二の論理ボリュームを前記第一の論理ボリュームに対応付けて、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを動作させるプロセッサを有するものであることを特徴とする記憶制御装置。

【請求項 2】

請求項 1 に記載の記憶制御装置において、

前記チャンネルアダプタの前記プロセッサは、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを停止させるものであることを特徴とする記憶制御装置。

【請求項 3】

請求項 1 に記載の記憶制御装置において、

前記チャンネルアダプタの前記プロセッサは、前記切り替え指示によって指定された前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータが動作中か否かを判断し、前記動作中であればそのまま動作を継続させ、前記動作中でなければ、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを動作させるものであることを特徴とする記憶制御装置。

【請求項 4】

請求項 1 に記載の記憶制御装置において、

前記チャンネルアダプタの前記プロセッサは、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのなかに、前記上位装置に対して提供されている他の第一の論理ボリュームに対応する他の第二の論理ボリュームに対応しているものがあれば、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブの動作を継続させるものである、ことを特徴とする記憶制御装置。

【請求項 5】

請求項 1 に記載の記憶制御装置において、

前記チャンネルアダプタの前記プロセッサは、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数

10

20

30

40

50

のディスクドライブのなかに、前記上位装置に対して提供されている他の第一の論理ボリュームに対応する他の第二の論理ボリュームに対応しているものがなければ、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブの動作を停止させるものである、ことを特徴とする記憶制御装置。

【請求項 6】

請求項 1 に記載の記憶制御装置において、

前記チャネルアダプタの前記プロセッサは、前記制御用論理ボリュームに宛てて前記上位装置から送られたコマンドの種類が書き込みコマンドである場合、前記書き込みコマンドの内容を前記制御用論理ボリュームへ書き込み、前記書き込みコマンドの内容が前記切り替え指示であることを判断するものであることを特徴とする記憶制御装置。 10

【請求項 7】

請求項 1 に記載の記憶制御装置において、

前記チャネルアダプタの前記プロセッサは、前記制御用論理ボリュームに宛てて前記上位装置から送られたコマンドの種類が読み出しコマンドである場合、前記読み出しコマンドの内容が前記構成情報であることを判断して、前記メモリから前記構成情報を読み出して、前記上位装置に対して送信するものであることを特徴とする記憶制御装置。

【請求項 8】

請求項 1 に記載の記憶制御装置において、

前記チャネルアダプタの前記プロセッサの指示に応じて、前記第二の論理ボリュームに代えて、前記他の第二の論理ボリュームを前記第一の論理ボリュームに対応付ける対応付け切り替え装置とを有することを特徴とする記憶制御装置。 20

【請求項 9】

請求項 1 に記載の記憶制御装置において、

前記チャネルアダプタの前記プロセッサの指示に応じて、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを停止させ、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを動作させる電源制御装置とを有することを特徴とする記憶制御装置。 30

【請求項 10】

請求項 1 に記載の記憶制御装置において、

前記チャネルアダプタの前記プロセッサは、前記上位装置から送られたコマンドが前記第一の論理ボリューム宛てである場合には、前記上位装置から送られたコマンドをデータの書き込み又は読み出しに関するコマンドであると判断し、前記上位装置から送られたコマンドが前記制御用論理ボリューム宛てである場合には、前記上位装置から送られたコマンドを制御情報に関するコマンドであると判断するものであることを特徴とする記憶制御装置。

【請求項 11】

上位装置に接続され、前記上位装置に対して第一の論理ボリュームを提供して、前記上位装置から前記第一の論理ボリュームに宛てて送られるデータを受けるチャネルアダプタと、 40

前記チャネルアダプタに接続され、前記上位装置との間でやり取りされるデータ、前記上位装置との間でやり取りされるデータに関する制御情報、及び自記憶制御装置の構成に関する構成情報が保存されるメモリと、

前記上位装置から前記第一の論理ボリュームに宛てて送られたデータを、前記第一の論理ボリュームに対応しており前記チャネルアダプタとのデータの送受信においてデータの格納領域として用いられる第二の論理ボリュームに対するものとして、前記メモリから読み出し又は前記メモリに対して書き込むように制御するディスクアダプタと、

前記チャネルアダプタ、前記メモリ及び前記ディスクアダプタを接続する接続装置と、 50

前記ディスクアダプタと接続され、前記ディスクアダプタの制御によって、前記第二の論理ボリュームに対するデータが冗長関係を有するデータ群として書き込まれる複数のディスクドライブとを有する記憶制御装置の制御方法において、

前記チャンネルアダプタは、

前記上位装置から前記メモリ内の前記構成情報が読み出される場合に利用される制御用論理ボリュームを前記上位装置に対して提供し、

前記上位装置から前記制御用論理ボリュームに宛てて発行された切り替え指示に応じて、前記第二の論理ボリュームに代えて、他の第二の論理ボリュームを前記第一の論理ボリュームに対応付けて、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを動作させる、
ことを特徴とする記憶制御装置の制御方法。

10

【請求項 1 2】

請求項 1 1 に記載の記憶制御装置の制御方法において、

前記チャンネルアダプタは、

前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを停止させる、

ことを特徴とする記憶制御装置の制御方法。

【請求項 1 3】

請求項 1 1 に記載の記憶制御装置の制御方法において、

20

前記チャンネルアダプタは、

前記切り替え指示によって指定された前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータが動作中か否かを判断し、

前記動作中であればそのまま動作を継続させ、

前記動作中でなければ、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを動作させる、
ことを特徴とする記憶制御装置の制御方法。

【請求項 1 4】

請求項 1 1 に記載の記憶制御装置の制御方法において、

30

前記チャンネルアダプタは、

前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのなかに、前記上位装置に対して提供されている他の第一の論理ボリュームに対応する他の第二の論理ボリュームに対応しているものがあれば、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブの動作を継続させる、

ことを特徴とする記憶制御装置の制御方法。

【請求項 1 5】

請求項 1 1 に記載の記憶制御装置の制御方法において、

40

前記チャンネルアダプタは、

前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのなかに、前記上位装置に対して提供されている他の第一の論理ボリュームに対応する他の第二の論理ボリュームに対応しているものがなければ、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブの動作を停止させる、

ことを特徴とする記憶制御装置の制御方法。

【請求項 1 6】

請求項 1 1 に記載の記憶制御装置の制御方法において、

50

前記チャンネルアダプタは、

前記制御用論理ボリュームに宛てて前記上位装置から送られたコマンドの種類が書き込みコマンドである場合、

前記書き込みコマンドの内容を前記制御用論理ボリュームへ書き込み、

前記書き込みコマンドの内容が前記切り替え指示であることを判断する、
ことを特徴とする記憶制御装置の制御方法。

【請求項 17】

請求項 11 に記載の記憶制御装置の制御方法において、

前記チャンネルアダプタは、

前記制御用論理ボリュームに宛てて前記上位装置から送られたコマンドの種類が読み出しコマンドである場合、 10

前記読み出しコマンドの内容が前記構成情報であることを判断し、

前記メモリから前記構成情報を読み出し、

前記読み出された前記構成情報を前記上位装置に対して送信する、
ことを特徴とする記憶制御装置の制御方法。

【請求項 18】

請求項 11 に記載の記憶制御装置の制御方法において、

前記記憶制御装置は、対応付け切替え装置とを有するものであり、

前記対応付け切替え装置は、

前記チャンネルアダプタの指示に応じて、前記第二の論理ボリュームに代えて、前記他の 20
第二の論理ボリュームを前記第一の論理ボリュームに対応付ける、
ことを特徴とする記憶制御装置の制御方法。

【請求項 19】

請求項 11 に記載の記憶制御装置の制御方法において、

前記記憶制御装置は、電源制御装置とを有するものであり、

前記電源制御装置は、

前記チャンネルアダプタの前記プロセッサの指示に応じて、

前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗 30
長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンダルモータを停
止させ、

前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれ
る複数のディスクドライブのスピンダルモータを動作させる、

ことを特徴とする記憶制御装置の制御方法。

【請求項 20】

請求項 11 に記載の記憶制御装置の制御方法において、

前記チャンネルアダプタは、

前記上位装置から送られたコマンドが前記第一の論理ボリューム宛てである場合には、
前記上位装置から送られたコマンドをデータの書き込み又は読み出しに関するコマンドで
あると判断し、

前記上位装置から送られたコマンドが前記制御用論理ボリューム宛てである場合には、 40
前記上位装置から送られたコマンドを制御情報に関するコマンドであるとして判断する、
ことを特徴とする記憶制御装置の制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、複数のディスクドライブを備える記憶制御装置において、上位装置からのデ
ータの書き込み又は読み出しを制御する技術に関する。

【背景技術】

【0002】

ディスクアレイ装置のような記憶制御装置の主要な用途の一つとして、従来からあるト 50

ランザクションやデータベースの用途がある。この用途には通常、高性能でありかつ高信頼性であることが強く求められる。このため、この用途に使われる記憶制御装置に搭載されるHDD(Hard Disk Drive)には、高性能でかつ高信頼性であるものが採用される。このような用途での要件を満たすHDDは、部品レベルで信頼性が高いものが使われるために、一般的に高価になっている。

【0003】

このようなHDDを備えたディスクアレイ装置の消費電力を抑える技術が考えられている。

【0004】

【特許文献1】特開2000-293314号公報

10

【発明の開示】

【発明が解決しようとする課題】

【0005】

しかしながら、従来の技術は、バックアップ/リストアやアーカイブといった用途に使われるディスクアレイ装置又は記憶制御装置にとって効果的なものでない。

【課題を解決するための手段】

【0006】

上記課題を解決するために、本発明は、以下の構成を有する。

【0007】

本発明の上位装置は、アプリケーションプログラムと、制御プログラムと、ユーザインタフェースと、アプリケーションインタフェースと、ホストバスアダプタとを有する。それぞれの構成及び処理フローについては、発明を実施するための最良の形態で説明する。

20

【0008】

本発明の記憶制御装置は、チャンネルアダプタと、メモリと、ディスクアダプタと、接続装置と、複数のディスクドライブとを有する。

【0009】

チャンネルアダプタは、上位装置に接続され、上位装置に対して第一の論理ボリュームを提供して、上位装置から第一の論理ボリュームに宛てて送られるデータを受けるものである。

【0010】

メモリは、チャンネルアダプタに接続され、上位装置との間でやり取りされるデータ、上位装置との間でやり取りされるデータに関する制御情報、及び自記憶制御装置の構成に関する構成情報が保存されるものである。

30

【0011】

ディスクアダプタは、上位装置から第一の論理ボリュームに宛てて送られたデータを、第一の論理ボリュームに対応しており第二の論理ボリュームに対するものとして、メモリから読み出し又はメモリに対して書き込むように制御するものである。第二の論理ボリュームは、チャンネルアダプタとのディスクアダプタとの間のデータの送受信において、データの格納領域として用いられる。

【0012】

接続装置は、チャンネルアダプタ、メモリ及びディスクアダプタを接続するものである。

40

【0013】

複数のディスクドライブは、ディスクアダプタと接続され、ディスクアダプタの制御によって、前記第二の論理ボリュームに対するデータが冗長関係を有するデータ群として書き込まれるものである。

【0014】

チャンネルアダプタは、プロセッサを有しており、上位装置からメモリ内の構成情報が読み出される場合に利用される制御用論理ボリュームを上位装置に対して提供するものである。チャンネルアダプタのプロセッサは、上位装置から制御用論理ボリュームに宛てて発行された切り替え指示に応じて、第二の論理ボリュームに代えて、他の第二の論理ボリユー

50

ムを第一の論理ボリュームに対応付けて、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンドルモータを動作させるプロセッサを有するものである。

【0015】

チャネルアダプタのプロセッサは、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンドルモータを停止させるものである。

【0016】

チャネルアダプタのプロセッサは、前記切り替え指示によって指定された前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンドルモータが動作中か否かを判断し、動作中であればそのまま動作を継続させ、動作中でなければ、前記他の第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのスピンドルモータを動作させるものである。

10

【0017】

チャネルアダプタのプロセッサは、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのなかに、前記上位装置に対して提供されている他の第一の論理ボリュームに対応する他の第二の論理ボリュームに対応しているものがあれば、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブの動作を継続させるものである。

20

【0018】

チャネルアダプタのプロセッサは、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブのなかに、上位装置に対して提供されている他の第一の論理ボリュームに対応する他の第二の論理ボリュームに対応しているものがなければ、前記切り替え指示に応じて切り替えられる前記第二の論理ボリュームに対応しており冗長関係を有するデータ群が書き込まれる複数のディスクドライブの動作を停止させるものである。

【0019】

チャネルアダプタのプロセッサは、制御用論理ボリュームに宛てて上位装置から送られたコマンドの種類が書き込みコマンドである場合、書き込みコマンドの内容を制御用論理ボリュームへ書き込み、書き込みコマンドの内容が前記切り替え指示であることを判断するものである。

30

【0020】

チャネルアダプタのプロセッサは、制御用論理ボリュームに宛てて上位装置から送られたコマンドの種類が読み出しコマンドである場合、読み出しコマンドの内容が構成情報であることを判断して、メモリから構成情報を読み出して、上位装置に対して送信するものである。

【0021】

チャネルアダプタのプロセッサは、上位装置から送られたコマンドが前記第一の論理ボリューム宛てである場合には、上位装置から送られたコマンドをデータの書き込み又は読み出しに関するコマンドであると判断し、上位装置から送られたコマンドが前記制御用論理ボリューム宛てである場合には、上位装置から送られたコマンドを制御情報に関するコマンドであると判断するものである。

40

【0022】

なお、上記においては、チャネルアダプタのプロセッサが各種制御を行うことを記載したが、その他の制御プロセッサ例えばディスクアダプタのプロセッサが同様の制御を行うことも好ましい。また、チャネルアダプタのプロセッサ及びディスクアダプタのプロセッサが協働して同様の制御を行うことも好ましい。

【0023】

50

さらに詳細な構成及び処理フローについては、発明を実施するための最良の形態で説明する。

【発明の効果】

【0024】

本発明によれば、バックアップ／リストアやアーカイブといった用途に使われるディスクアレイ装置又は記憶制御装置にとっても効果的な制御方法を提供できる。

【発明を実施するための最良の形態】

【0025】

我々は、記憶制御装置に記憶されるデータの容量の拡大、種類の多様化、そしてシステムの24時間稼働といった種々の要素を考慮して、データのバックアップ／リストアやアーカイブを短時間に高速に行うことを考慮している。このため、従来テープドライブによりデータのバックアップ／リストアやアーカイブを行っていた分野についても、記憶媒体としてHDDを採用する記憶制御装置を使ったバックアップ／リストアやアーカイブを検討している。このような用途では特に大容量が求められるために、記憶制御装置に求められることは、安価に大記憶容量を提供できることである。

10

【0026】

これに應えるために、性能と信頼性は程々で、より安価なデスクトップPCなどで用いられるSATA(Serial ATA)を接続インタフェースとするHDDの利用を考えた。

【0027】

ファイバチャネルを接続インタフェースとするHDDは、サーバとして機能するホストコンピュータに搭載されることを想定しているので、24時間運用が前提として設計されている。これに対して、SATAを接続インタフェースとするHDDは、元々はデスクトップPCなどに搭載されることを想定しているので、毎日数時間しか使わないことを前提に設計されている。

20

【0028】

このため、SATAを接続インタフェースとするHDDではファイバチャネルを接続インタフェースとするHDDに比べて、HDDの信頼性指標の一つであるMTBF(Mean Time Between Failure)が、一般的に短く設計されている。したがって、SATAを接続インタフェースとするHDDを、24時間運用の場合のように、常にHDDのスピンダルモータを回す使い方をすると、当然ファイバチャネルを接続インタフェースとするHDDに較べて障害が発生しやすくなる。

30

【0029】

一方、HDDをバックアップ／リストアやアーカイブといった用途へ適用する場合、記憶媒体であるHDDへのアクセスが常に発生しているとは考えにくい。例えば、バックアップ／リストアでは、通常は日に1回から数回、バックアップを取得するときのみ、記憶制御装置へのデータの書き込みが発生するし、ごく稀にリストアをするときのみ記憶制御装置からのデータの読み出しが発生する。また、アーカイブの用途では、記憶制御装置へのデータの書き込みが発生するのは、アーカイブを取得するときで、記憶制御装置からのデータの読み出しについても、稀にアーカイブされたデータを参照するときである。

40

【0030】

このようにバックアップ／リストアやアーカイブといった用途に使われる記憶制御装置では、記憶媒体中のデータへのアクセスは頻繁には発生しないので、データへのアクセスが明らかに発生しないと明確に分かっている場合には、当該データが格納されているHDDのスピンダルモータを停止させる制御を行うことが効果的である。

【0031】

以下において、HDDのスピンダルモータを常に動作させることなく、SATAを接続インタフェースとするHDDの寿命を考慮したディスクアレイ装置の制御方法について、図面を用いて詳細に説明する。

【0032】

50

本発明の実施の形態によれば、HDDのスピンダルモータを停止させる制御を行うことで、HDDのスピンダルモータを停止させずに使う場合よりも、MTBFから推定される障害が発生するまでの時間を延ばすことが期待できる。

【0033】

図1に記憶制御装置の構成例を示す。1-1が記憶制御装置で、1-2は記憶制御装置に接続されるホストコンピュータである。記憶制御装置1-1には、複数のチャネルアダプタ1-3が搭載されている。各チャネルアダプタ1-3はポート1-4を有しており、このポート1-4を通して、各チャネルアダプタ1-3はホストコンピュータに搭載されるHBA(Host Bus Adapter)1-5と、例えばファイバ・チャネルで接続される。

10

【0034】

記憶制御装置1-1には、記憶媒体として複数台のHDD(Hard Disk Drive)1-6が搭載されている。記憶制御装置1-1には、複数台のHDD1-6を制御するためのディスクアダプタ1-7が複数搭載される。ディスクアダプタ1-7は、HDDを接続するためにポート1-8を有しており、これにより複数台のHDD1-6と接続されている。ポート1-8と複数台のHDD1-6との間は、ファイバチャネルのFC-ALやファブリック、またはパラレルSCSI、もしくはATAやSATAにて接続される。

【0035】

チャネルアダプタ1-3とディスクアダプタ1-7は、接続部1-9を介して互いに接続されている。また接続部1-9には共有メモリ1-10とキャッシュメモリ1-11も接続されている。チャネルアダプタ1-3、ディスクアダプタ1-7にはそれぞれマイクロプロセッサ1-12、1-14とこれと対になるローカルメモリ1-13、1-15が搭載されている。チャネルアダプタ1-3上のマイクロプロセッサ1-12では、ホストコンピュータ1-2から送られてくるコマンドを処理するプログラムが実行されている。ディスクアダプタ1-7上のマイクロプロセッサ1-14では、複数台のHDD1-6を制御するためのプログラムが実行されている。プログラムはそれぞれローカルメモリを使って動作している。複数あるチャネルアダプタ1-3および複数あるディスクアダプタ1-7の間で、連携した処理を行うためにこれらの間で共有が必要な制御情報が、共有メモリ1-10の中に置かれている。各チャネルアダプタ1-3上のマイクロプロセッサ1-12および各ディスクアダプタ1-7上のマイクロプロセッサ1-14は、接続部1-9を通して共有メモリ中の制御情報にアクセスすることができる。

20

30

【0036】

キャッシュメモリ1-11は、ホストコンピュータ1-2がアクセスするデータを一時的に保持するために使われる。キャッシュメモリ1-11はHDD1-6よりも高速なデータアクセスを可能とするので、記憶制御装置のアクセス性能向上(特にコマンドへの応答性能)に寄与できる。

【0037】

図2の左側は図1で説明した記憶制御装置1-1を物理的な構成から説明している図である(図1を簡略化した図)。これに対して図2の右側は記憶制御装置1-1を論理的な構成から説明している図である。図2は記憶制御装置2-1の物理的な構成と論理的な構成の対応を説明している。

40

【0038】

複数台のHDD2-6中の数台のHDDを組にしてECC(Error Check & Correction)グループ2-12が作られる。ECCグループは、RAID(Redundant Array of Independent Disks)として構成され、ECCグループ内のHDDの一点障害から記憶されているデータを保護する。

【0039】

ECCグループにより作られる記憶領域を、一つあるいは複数の領域に区切って内部論

50

理ボリュームが作られる。図2の例は一つのECCグループ2-12を二つの領域に区切って二つの内部論理ボリューム2-13、2-14が作られている例である。内部論理ボリューム2-13、2-14は、ディスクアダプタ2-7中のマイクロプロセッサ(図2では省略、図1の1-14)にて実行されるプログラムにより提供される論理的なボリュームである。

【0040】

ホストコンピュータ2-2が記憶制御装置2-1にデータを読み出し/書き込みするには、記憶制御装置2-1が提供するホスト論理ボリューム2-15、2-16をホストコンピュータ2-2が認識できている必要がある。

【0041】

ホスト論理ボリューム2-15、2-16は、チャンネルアダプタ2-3中のマイクロプロセッサ(図2では省略、図1の1-12)にて実行されるプログラムが、ホストコンピュータ2-1に対して提供する論理的なボリュームである。例えば、ファイバチャネルやSCSIでのLU(Logical Unit)がこのホスト論理ボリュームに相当する。

10

【0042】

ホスト論理ボリューム2-15、2-16自体は、実際の記憶領域を持たない仮想的なものである。ホスト論理ボリュームと内部論理ボリュームは1対1に対応付けられ、ホスト論理ボリューム2-15はデータを記憶するために実際の記憶領域を持つ内部論理ボリューム2-13に、ホスト論理ボリューム2-16は内部論理ボリューム2-14にそれぞれ対応付けられる。

20

【0043】

このホスト論理ボリュームと内部論理ボリュームとの対応付けは、構成情報として共有メモリ2-10中に格納され、チャンネルアダプタ2-3中のマイクロプロセッサ(図2では省略、図1の1-12)にて実行されるプログラムにより管理される。

【0044】

ホストコンピュータからホスト論理ボリュームに書き込まれるデータは、ホスト論理ボリュームと内部論理ボリュームの対応付けにより、実際の記憶領域を持つ内部論理ボリュームに書き込まれることになる。すなわち例えば、ホストコンピュータ2-2がポート2-17を通してホスト論理ボリューム2-15の先頭の論理ブロックに書き込まれたデータは、実際には内部論理ボリューム2-13の先頭の論理ブロックに書き込まれる。同様に例えば、ホストコンピュータ2-2がポート2-17を通してホスト論理ボリューム2-16の先頭から100番目の論理ブロックに書き込まれたデータは、実際には内部論理ボリューム2-14の先頭から100番目の論理ブロックに書き込まれる。

30

【0045】

図3は、図2の右側で説明した記憶制御装置2-1の論理的構造を、本発明を開示するために詳細を加えて書き直したものである。

【0046】

記憶制御装置3-1には、三つのECCグループ3-3~3-5がある。このECCグループ3-3~3-5による記憶領域には、四つの内部論理ボリューム3-6~3-9が作られている。内部論理ボリューム3-6は、ECCグループ3-3の中に、内部論理ボリューム3-7は、ECCグループ3-4の中に、内部論理ボリューム3-8と内部論理ボリューム3-9は、ECCグループ3-5の中に、それぞれ存在する。

40

【0047】

記憶制御装置3-1は、二つの種類のホスト論理ボリュームを持っている。一つめの種類のホスト論理ボリューム(データ用)は、ホストコンピュータ3-2から認識され、ホストコンピュータ3-2中のアプリケーションプログラム3-12が使うデータを格納するために使われる。二つめの種類のホスト論理ボリューム(制御用)後ほど説明する。ホスト論理ボリューム(データ用)およびホスト論理ボリューム(制御用)はそれぞれ複数個が記憶制御装置3-1中に存在できる。ホスト論理ボリューム(データ用)3-10お

50

よびホスト論理ボリューム（制御用）３－１１はこれらを代表するものとし図３中に示されている。

【００４８】

図３では一つのホスト論理ボリューム（データ用）３－１０に対して四つの内部論理ボリューム３－６～３－９がある。ホスト論理ボリューム（データ用）３－１０と四つの内部論理ボリューム３－６～３－９の間には、対応付け切り替え部３－１３がある。この対応付け切り替え部３－１３は、対応付け切り替え／電源制御部３－１４からの指示により、ホスト論理ボリューム（データ用）３－１０と内部論理ボリューム３－６～３－９との間の対応付けを切り替える。

【００４９】

前述のようにホスト論理ボリュームと内部論理ボリュームとの対応付けは、チャネルアダプタ中のマイクロプロセッサにて実行されるプログラムにより管理される。したがって、対応付け切り替え部３－１３、対応付け切り替え／電源制御部３－１４ともこのプログラムにより実現されている。

【００５０】

例えば、ホスト論理ボリューム（データ用）３－１０が内部論理ボリューム３－６に対応付けられている時には、ホストコンピュータ３－２からポート３－１５を通してホスト論理ボリューム（データ用）３－１０の先頭論理ブロックに書き込まれたデータは、実際には内部論理ボリューム３－６の先頭論理ブロックに書き込まれる。

【００５１】

同様に例えば、ホスト論理ボリューム（データ用）３－１０が内部論理ボリューム３－９に対応付けられている時には、ホストコンピュータ３－２からポート３－１５を通してホスト論理ボリューム（データ用）３－１０の先頭論理ブロックに書き込まれたデータは、内部論理ボリューム３－９の先頭論理ブロックに書き込まれる。

【００５２】

記憶制御装置３－１の中にある共有メモリ３－１６の一部に、記憶制御装置の論理的な構成を保持する構成情報３－１７が記憶されている。構成情報には、図４に例示されるようなホスト論理ボリュームの番号と、そのホスト論理ボリュームに対応付けられた内部論理ボリュームの番号との対応を保持しておくテーブルや、図５に例示されるようなＥＣＣグループの番号と、各当該ＥＣＣグループに含まれる内部論理ボリュームの番号を保持するテーブルがある。

【００５３】

次に、記憶制御装置３－１内でのホスト論理ボリュームと内部論理ボリュームの対応付け切り替えについて、ホストコンピュータ３－２側からの指示について開示する。ホスト論理ボリュームと内部論理ボリュームの対応付け切り替えには、二つの方法がある。

【００５４】

一つめの方法は、ホストコンピュータ３－２中のアプリケーション・プログラム３－１２が指示を出す方法である。

【００５５】

この方法には大きく二つのステップがある。

【００５６】

ステップ１では、記憶制御装置３－１中にある構成情報３－１７から１）ホスト論理ボリュームの構成、２）内部論理ボリュームの構成、３）ホスト論理ボリュームと内部論理ボリュームとの対応関係を、アプリケーション・プログラムが取り込む。このステップ１は、アプリケーション・プログラム３－１２が必要に応じて実施する。例えば、アプリケーション・プログラム３－１２の起動時や、アプリケーション・プログラム３－１２のオペレータが、記憶制御装置３－１の物理構成または論理構成が変わったことを知ったときに行う明示的な操作契機で、である。

【００５７】

ステップ２で、ステップ１でアプリケーション・プログラム３－１２中に取り込まれた

10

20

30

40

50

記憶制御装置 3 - 1 の構成情報を元に、アプリケーション・プログラム 3 - 1 2 がホスト論理ボリュームと内部論理ボリュームの対応付け切り替えを行う。このステップ 2 も、アプリケーション・プログラム 3 - 1 2 が必要に応じて実施する。

【 0 0 5 8 】

まず始めにステップ 1 での操作について説明する。

【 0 0 5 9 】

ホストコンピュータ 3 - 2 中で実行されるアプリケーション・プログラム 3 - 1 2 が、記憶制御装置 3 - 1 が持つ構成情報 3 - 1 7 を取り込むために、A P I (A p p l i c a i o n P r o g r a m I n t e r f a c e) 3 - 1 8 を呼ぶ。A P I 3 - 1 8 は、同じくホストコンピュータ 3 - 2 中で実行されている制御プログラム 3 - 1 9 によって提供される。制御プログラム 3 - 1 9 は、構成情報読出し部 3 - 2 0 に対して構成情報 3 - 1 7 を読み出す指示を出す機能や、対応付け切り替え / 電源制御部 3 - 1 4 に対してホスト論理ボリュームと内部論理ボリュームの対応付け切り替え指示を出す機能などを有するプログラムである。

10

【 0 0 6 0 】

H B A 3 - 2 1 とポート 3 - 1 5 を介して、制御プログラム 3 - 1 9 は記憶制御装置 3 - 1 中にある (説明を残していた) もう一つの種類のホスト論理ボリューム (制御用) 3 - 1 1 に対してアクセスできる。このホスト論理ボリューム (制御用) 3 - 1 1 は、アプリケーション・プログラムのデータを格納するのではなく、記憶制御装置 3 - 1 の制御を行うために使われる。ここでいう制御とは、構成情報 3 - 1 7 の読み出す機能や、ホスト論理ボリュームと内部論理ボリュームの対応付け切り替える機能などのことを指す。

20

【 0 0 6 1 】

この制御用のホスト論理ボリューム (制御用) 3 - 1 1 の中は、複数の領域に分割されている。そしてこの領域ごとに特定の機能が決められている。例えば、領域 3 - 2 2 は、構成情報 3 - 1 7 の読み出し機能のために使われる領域で、ホストコンピュータ 3 - 2 側、具体的には制御プログラム 3 - 1 9 が、領域 3 - 2 2 に割当てられている論理ブロックを読み出すと、そのブロックの中には構成情報 3 - 1 7 が含まれている。

【 0 0 6 2 】

また例えば、領域 3 - 2 3 は、ホスト論理ボリュームと内部論理ボリュームの対応付けを切り替える機能のために使われる領域で、制御プログラム 3 - 1 9 が領域 3 - 2 3 に割当てられている論理ブロックに必要な情報を書き込むと、ホスト論理ボリュームと内部論理ボリュームの対応付けを切り替えることが出来る (ステップ 2 の説明にて後術)。

30

【 0 0 6 3 】

以下、ステップ 1 での操作により行われる処理の詳細について開示する。

【 0 0 6 4 】

ホストコンピュータ 3 - 2 上で実行されるアプリケーション・プログラム 3 - 1 2 が、記憶制御装置 3 - 1 の構成情報 3 - 1 7 を読み出すために A P I 3 - 1 8 を呼び出す (3 - 2 4)。

【 0 0 6 5 】

同じくホストコンピュータ 3 - 2 上で実行される制御プログラム 3 - 1 9 は、A P I 3 - 1 8 が呼ばれたことから、構成情報 3 - 1 7 の読み出しが指示されたことを認識する。そしてプログラム 3 - 1 9 は、ホスト論理ボリューム (制御用) 3 - 1 1 中の構成情報 3 - 1 7 の読み出し機能のために使われる領域 3 - 2 2 を読み出すコマンドを、H B A 3 - 2 1 およびポート 3 - 1 5 を介して、ホスト論理ボリューム (制御用) 3 - 1 1 に対して発行する (3 - 2 5)。

40

【 0 0 6 6 】

チャネルアダプタ側で受信されたコマンドは、チャネルアダプタ中のマイクロプロセッサにて実行されるプログラムにて処理される。

【 0 0 6 7 】

前記プログラムは、ホストコンピュータ 3 - 2 からのコマンドを受信するたびに、図 6

50

の示すようなフローチャートに基づいて動作している。まず始めにコマンドの受信を検出する(6-1)。

【0068】

つぎに前記プログラムは、そのホスト論理ボリュームの種類(制御用/データ用)を調べる(6-2)。これはコマンドに含まれるホスト論理ボリュームの番号を使って、構成情報3-17中に保持されるホスト論理ボリュームの構成情報を調べることによって行われる。

【0069】

その結果前記プログラムは、当該のホスト論理ボリュームが、制御用かデータ用かを識別できる(6-3)。ステップ1ではホスト論理ボリューム(制御用)3-11に対してコマンドが発行されされているので、ホスト論理ボリュームは”制御用”と判断される。

10

【0070】

つぎに前記プログラムはつぎにコマンドの種類(読み出し/書き込み/その他)を調べる(6-4)。これはコマンドに含まれるコマンドコードを調べることによって行われる。

【0071】

その結果前記プログラムは、コマンドの種類は、読み出しか、書き込みか、その他か、を識別できる(6-5)。ステップ1では、ホスト論理ボリューム(制御用)3-11中の領域3-22を読み出すコマンドが発行されているので、コマンドの種類は”読み出し”と判断される。

20

【0072】

つぎに前記プログラムは、当該ホスト論理ボリューム(制御用)3-11のどの領域を読み出すのかを調べる(6-6)。これはコマンドに含まれる論理ブロックの番号を調べるによって行われる。

【0073】

その結果前記プログラムは、行うべき処理を知ることができる(6-7)。ステップ1では、構成情報3-17の読み出し機能に割当てられている領域3-22が指定されているので、行うべき処理は、”構成情報3-17の読み出し”と判断される。そして前記プログラムは、構成情報読み出し処理6-8を行う。

【0074】

構成情報読み出し処理6-8は、チャンネルアダプタ中のマイクロプロセッサにて実行されるプログラムの一部である構成情報読み出し部3-20により行われる。

30

【0075】

構成情報読み出し部3-20は、共有メモリ3-16中に保持されている構成情報3-17を読み出す(3-26)。

【0076】

構成情報読み出し部3-20は、読み出した構成情報3-17を領域3-22を読み出すためのコマンドへの応答として、制御プログラム3-19に対して、そのコマンドが発行されて経路を通して構成情報3-17を渡す(3-27)。

【0077】

構成情報3-17を読み出すためのAPI 3-18の呼び出し元であるアプリケーション・プログラム3-12に対して、制御プログラム3-19は、記憶制御装置3-1中から取得した構成情報3-17を渡す(3-28)。

40

【0078】

こうして、アプリケーション・プログラム3-12は、前述した記憶制御装置3-1中の構成情報3-17を取得して、1)ホスト論理ボリュームの構成、2)内部論理ボリュームの構成、3)ホスト論理ボリュームと内部論理ボリュームとの対応関係を知ることができる。

【0079】

次にステップ2での操作により行われる処理の詳細について開示する。

50

【 0 0 8 0 】

ホストコンピュータ 7 - 2 上で実行されるアプリケーション・プログラム 7 - 1 2 が、記憶制御装置 7 - 1 中のホスト論理ボリュームと内部論理ボリュームの対応付けを切り替えるために A P I 7 - 1 8 を呼び出す (7 - 2 4) 。

【 0 0 8 1 】

同じくホストコンピュータ 7 - 2 上で実行される制御プログラム 7 - 1 9 は、A P I 7 - 1 8 が呼ばれたことから、ホスト論理ボリュームと内部論理ボリュームの対応付け切り替えが指示されたことを認識する。そして制御プログラム 7 - 1 9 は、ホスト論理ボリューム (制御用) 7 - 1 1 中にあるホスト論理ボリュームと内部論理ボリュームの対応付け切り替えのために使われる領域 7 - 2 2 に対して、この対応付け切り替えに必要な情報 (切り替えの対象とするホスト論理ボリューム番号と新規に対応付ける内部論理ボリュームの番号) を書き込むコマンドを送信する。このコマンドは、H B A 7 - 2 1 およびポート 7 - 1 5 を介して、ホスト論理ボリューム (制御用) 7 - 1 1 に対して送られる (7 - 2 5) 。

10

【 0 0 8 2 】

チャネルアダプタ側で受信されたコマンドは、チャネルアダプタ中のマイクロプロセッサにて実行されるプログラムにて処理される。

【 0 0 8 3 】

前述のように前記プログラムは、ホストコンピュータ 7 - 2 からのコマンドを受信するたびに、図 6 の示すようなフローチャートに基づいて動作している。まず始めにコマンドの受信を検出する (6 - 1) 。

20

【 0 0 8 4 】

つぎに前記プログラムは、そのホスト論理ボリュームの種類 (制御用 / データ用) を調べる (6 - 2) 。これはコマンドに含まれるホスト論理ボリュームの番号を使って、構成情報 3 - 1 7 中に保持されるホスト論理ボリュームの構成情報を調べることによって行われる。

【 0 0 8 5 】

その結果前記プログラムは、当該のホスト論理ボリュームが、制御用かデータ用かを識別できる (6 - 3) 。ステップ 2 ではホスト論理ボリューム (制御用) 3 - 1 1 に対してコマンドが発行されされているので、ホスト論理ボリュームは " 制御用 " と判断される。

30

【 0 0 8 6 】

つぎに前記プログラムはつぎにコマンドの種類 (読み出し / 書き込み / その他) を調べる (6 - 4) 。これはコマンドに含まれるコマンドコードを調べることによって行われる。

【 0 0 8 7 】

その結果前記プログラムは、コマンドの種類は、読み出しか、書き込みか、その他か、を識別できる (6 - 5) 。ステップ 2 では、ホスト論理ボリューム (制御用) 7 - 1 1 中の領域 7 - 2 2 への書き込みコマンドが発行されているので、コマンドの種類は " 書き込み " と判断される。

【 0 0 8 8 】

つぎに前記プログラムは、当該ホスト論理ボリューム (制御用) 7 - 1 1 のどの領域へ書き込むのかを調べる (6 - 9) 。これはコマンドに含まれる論理ブロックの番号を調べることによって行われる。

40

【 0 0 8 9 】

その結果前記プログラムは、行うべき処理を知ることができる (6 - 1 0) 。ステップ 2 では、ホスト論理ボリュームと内部論理ボリュームの対応付けを切り替える機能に割当てられている領域 7 - 2 3 が指定されているので、行うべき処理は、" ホスト論理ボリュームと内部論理ボリュームとの対応付け切り替え " と判断される。そして前記プログラムは、ホスト論理ボリュームと内部論理ボリュームとの対応付け切り替え処理 6 - 1 1 を行う。

50

【 0 0 9 0 】

ホスト論理ボリュームと内部論理ボリュームとの対応付け切り替え処理 6 - 1 1 は、チャンネルアダプタ中のマイクロプロセッサにて実行されるプログラムの一部である対応付け切り替え制御/電源制御部 7 - 1 4 により行われる。

【 0 0 9 1 】

対応付け切り替え制御/電源制御部 7 - 1 4 は、図 8 に示されるようなフローチャートに基づいて、ホスト論理ボリュームと内部論理ボリュームとの対応付け切り替え処理を行う。

始めに行われる処理は、領域 7 - 2 3 に書き込まれた情報（切り替えの対象とするホスト論理ボリューム番号と新規に対応付ける内部論理ボリュームの番号）の調査である（8 - 1 ）。 10

【 0 0 9 2 】

つぎに、領域 7 - 2 3 で指定されたホスト論理ボリュームに現在対応付けられている内部論理ボリュームを含む E C C グループの中に、他のホスト論理ボリュームに対応付けられているされている他の内部論理ボリュームが存在するかを調べる（8 - 2 ）。これは図 5 に例示されるような E C C グループの番号と、各当該 E C C グループに含まれる内部論理ボリュームの番号を保持するテーブルを検索することによって行われる。

【 0 0 9 3 】

図 5 に例示されるようなテーブルの検索の結果、前記他の内部論理ボリュームが存在しないと判断されると、前記プログラムは領域 7 - 2 3 で指定されたホスト論理ボリュームに、現在対応付けられている内部論理ボリュームを含む E C C グループに属する H D D のスピンドルモータを停止させる（8 - 3 ）。これはチャンネルアダプタ中のマイクロプロセッサにて実行される前述プログラムが、当該の E C C グループに属する H D D に対して、スピンドルモータを停止させるコマンドを送信することによって行われる（7 - 2 6 ）。前記スピンドルモータを停止させるコマンドは、図 2 を使って説明すると、ディスクアダプタ 2 - 7 が有するポート 2 - 8 から、H D D 2 - 6 を接続しているファイバチャネルの F C - A L やファブリック、またはパラレル S C S I、もしくは A T A や S A T A などを介して送信される。 20

【 0 0 9 4 】

H D D の信頼性指標である M T B F を決める要素として、スピンドルモータの回転時間がある。本発明で開示しているようにスピンドルモータを停止させることにより、M T B F から推定される障害が発生するまでの時間を延ばすことができる。8 - 2 で得られた結果より、当該の E C C グループ中の内部論理ボリュームに対応付けられているホスト論理ボリュームはないことが分かっているので、ホストコンピュータからのアクセスはないと見なすことができ、当該 E C C グループに属する H D D のスピンドルモータを停止しても、ホストコンピュータの運用には差し支えはない。 30

【 0 0 9 5 】

図 9 に例示されるような構造体は、スピンドルモータが回転している H D D を持つ E C C グループの番号と、その E C C グループにより提供される内部論理ボリュームの番号を保持するために使われる。ポインタで結合される構造体を有しており、この構造体中に保持される番号を持つ E C C グループには、回転しているスピンドルモータを持つ H D D が存在すると見なされる。 40

この図 9 に例示されるような構造体は、共有メモリ 7 - 1 6 中に構成情報 7 - 1 7 の一つとして保持される。

【 0 0 9 6 】

前記プログラムが次に行う処理は、構成情報 7 - 1 7 にある図 9 のような構造体から、スピンドルモータを停止させた H D D が属する E C C グループに関する情報を削除して、当該 E C C グループには、回転しているスピンドルモータを持つ H D D が存在しないように、この構成情報 7 - 1 7 を更新することである（8 - 4 ）。 50

【 0 0 9 7 】

領域 7 - 2 3 で指定されたホスト論理ボリュームに現在対応付けられている内部論理ボリュームを示す構造体が、図 9 中の 9 - 1 である。そして前記内部論理ボリュームが属する E C C グループを示す構造体が 9 - 2 である。

【 0 0 9 8 】

したがって前記プログラムが図 9 に例示されるような構造体を更新するために、スピンドルモータを停止させた H D D が属する E C C グループに関する情報を削除する、すなわち破線で囲まれる部分 9 - 3 を削除する。これは具体的には、前記プログラムがポインタの張替えを行うことによって行われる。(ポインタ 9 - 4 とポインタ 9 - 5 を削除して、ポインタ 9 - 6 を新規に設定する。)

これにより領域 7 - 2 3 で指定されたホスト論理ボリュームに現在対応付けられている内部論理ボリュームを含む E C C グループに関する情報が削除され、当該 E C C 中に回転しているスピンドルモータを停止させた H D D が存在しないという状態になる。

【 0 0 9 9 】

次に前記プログラムは、領域 7 - 2 3 で指定されたホスト論理ボリュームに対して、新規に対応付けるように指定された内部論理ボリュームを含む E C C グループにおいて、その中の H D D のスピンドルモータが回転中か調べる (8 - 5)。これは構成情報 7 - 1 7 中に含まれる図 1 0 に例示されるような構造体 (説明のために分離したが、図 9 と同じ構造体) を検索することによって行われる。図 1 0 に例示される構造体中に当該 E C C グループの番号が見つければ、その E E C グループ中の H D D のスピンドルモータは回転中である。

【 0 1 0 0 】

もしも領域 7 - 2 3 で指定されたホスト論理ボリュームに対して、新規に対応付けるように指定された内部論理ボリュームを含む E C C グループ中の H D D のスピンドルモータが回転していないと判断されると、前記プログラムは領域 7 - 2 3 で指定されたホスト論理ボリュームに、現在対応付けられている内部論理ボリュームを含む E C C グループに属する H D D のスピンドルモータを回転させる (8 - 6)。

【 0 1 0 1 】

これは前述で H D D のスピンドルモータを停止させた場合と同様に、チャネルアダプタ中のマイクロプロセッサにて実行される前述プログラムが、当該の E C C グループに属する H D D に対して、スピンドルモータを回転させるコマンドを送信することによって行われる (7 - 2 6)。前記スピンドルモータを停止させるコマンドは、図 2 を使って説明すると、ディスクアダプタ 2 - 7 が有するポート 2 - 8 から、H D D 2 - 6 を接続しているファイバチャネルの F C - A L やファブリック、またはパラレル S C S I、もしくは A T A や S A T A などを通して送信される。

【 0 1 0 2 】

前記プログラムが次に行う処理は、構成情報 7 - 1 7 にある図 1 0 に例示するような構造体から、スピンドルモータを回転させた H D D が属する E C C グループに関する情報を追加して、当該 E C C グループに回転しているスピンドルモータを持つ H D D が存在するように、この構成情報 7 - 1 7 を更新することである (8 - 7)。

【 0 1 0 3 】

図 1 0 において破線で囲まれる部分 1 0 - 1 が、新たにスピンドルモータを回転させた E C C グループと、領域 7 - 2 3 で指定されたホスト論理ボリュームに対して、新規に対応付けるように指定された内部論理ボリュームを示す構造体だとすると、前記プログラムは現在のポインタ 1 0 - 2 を削除し、新たにポインタ 1 0 - 3 とポインタ 1 0 - 4 を設定する。

これにより破線で囲まれた部分が、図 1 0 に例示するようなスピンドルモータが回転している H D D を持つ E C C グループの番号と、その E C C グループにより提供される内部論理ボリュームの番号を保持する構造体に組み込まれ、以降当該 E C C グループ中の H D D のスピンドルモータは回転しているものと見なされる。

【 0 1 0 4 】

そしてつぎに前記プログラムが次に行う処理は、対応付け切り替え部 7 - 1 3 にて、領域 7 - 2 3 で指定されたホスト論理ボリュームに対して、同じく領域 7 - 2 3 で指定された内部論理ボリュームを新規に対応付けることである (7 - 2 8)。

【 0 1 0 5 】

これは図 4 に例示されるようなホスト論理ボリュームの番号と、そのホスト論理ボリュームに対応付けられた内部論理ボリュームの番号との対応を保持しておくテーブルを更新することで行われる (8 - 8)。

【 0 1 0 6 】

前記にて詳細を開示したように、ホストコンピュータが認識しているホスト論理ボリュームの構成を何も変更せずに、記憶制御装置内で前記ホスト論理ボリュームの構成と内部論理ボリュームの対応付けを変更させている。このようにすると、ホストコンピュータ側でホスト論理ボリュームの再認識操作を行わずに、内容の異なる複数の (内部) 論理ボリュームを、ホストコンピュータ側から同じ識別子を持つホスト論理ボリュームを介して、アクセスできるようになる。

10

【 0 1 0 7 】

二つめの方法は、ホストコンピュータ 3 - 2 中のアプリケーション・プログラム 3 - 1 2 に代わって、ホストコンピュータ 3 - 2 のオペレータが、直接制御プログラム 3 - 1 9 の UI (User Interface) 3 - 2 9 を操作して、ホスト論理ボリュームと内部論理ボリュームとの対応付けを変更する方法である。

【 0 1 0 8 】

この UI 3 - 2 9 を介してホストコンピュータ 3 - 2 のオペレータは、アプリケーション・プログラムが、API 3 - 1 8 を介して与えていた情報、すなわち 1) 切り替えの対象とするホスト論理ボリューム番号、2) 新規に対応付ける内部論理ボリュームの番号、を指定することができる。

20

【 0 1 0 9 】

また、この UI 3 - 2 9 を介してホストコンピュータ 3 - 2 のオペレータは、アプリケーション・プログラムが、API 3 - 1 8 を介して得ていた情報、すなわち 1) ホスト論理ボリュームの構成、2) 内部論理ボリュームの構成、3) ホスト論理ボリュームと内部論理ボリュームとの対応関係、を取得することもできる。

【 0 1 1 0 】

二つめの方法では、制御プログラム 3 - 1 9 に対する操作が、API 3 - 1 8 から UI 3 - 2 9 に代わっただけで、制御プログラム 3 - 1 9 とホスト論理ボリューム (制御用) 3 - 1 1 との間のインタフェースは全く同じである。したがって、前述で開示してきたステップ 1 での記憶制御装置 3 - 1 中にある構成情報 3 - 1 7 の取得、ステップ 2 でのホスト論理ボリュームと内部論理ボリュームの対応付け切り替えについての、記憶制御装置 3 - 1 内のチャネルアダプタ上でのプログラムの動作、およびディスクアダプタ上でのプログラムの動作は、同じである。

30

【 0 1 1 1 】

次に二つ目の実施例を説明する。

【 0 1 1 2 】

既に説明した実施例との違いは、二つある。

40

【 0 1 1 3 】

一つ目は、本実施例では図 7 にあるようなホスト論理ボリューム (制御用) 7 - 1 1 を使わないことである。論理ボリューム (制御用) 7 - 1 1 の代わりに、記憶制御装置 1 1 - 1 にて提供される制御用 API 1 1 - 1 1 を使用する。この制御用 API 1 1 - 1 1 は、記憶制御装置 1 1 - 1 に搭載されるプログラムが提供する。このプログラムは、1) 記憶制御装置 1 1 - 1 に搭載されるチャネルアダプタ中、あるいは 2) 記憶制御装置 1 1 - 1 に搭載されるサービスプロセッサ中、で動作する。

【 0 1 1 4 】

二つ目は、記憶制御装置 1 1 - 1 とホストコンピュータ 1 1 - 2 との間での制御情報の

50

転送経路である。既に説明した実施例では、制御プログラム 7 - 19 は H B A 7 - 21 とポート 7 - 15 を通して、ホスト論理ボリューム（制御用）に対して、構成情報の読み出し、および制御情報の書き込みを行っていた。一方、実施例 2 では、制御プログラム 11 - 19 は H B A 11 - 21 ではなく N I C (N e t w o r k I n t e r f a c e C a r d) 11 - 24 と記憶制御装置 11 - 1 側のポート 11 - 25 を通して、制御 A P I 11 - 11 を呼び、構成情報の読み出し、および制御情報の書き込みを行う。

【0115】

前述の二つの違いはあるが、構成情報 11 - 20 の読み出し方や、ホスト論理ボリュームと内部論理ボリュームの対応付け切り替え方 11 - 14 についての基本的な処理は、既に説明した実施例と同様である。

10

【0116】

次に三つ目の実施例を開示する。

【0117】

既に説明した実施例では、図 2 の E C C グループ 2 - 12 に示したように数台の H D D を組にして E C C グループを作り、E C C グループにより作られる記憶領域を、一つあるいは複数の領域に区切って内部論理ボリュームを作るとしている。そしてこの内部論理ボリュームをホスト論理ボリュームに対応付けている。本実施例では、E C C グループにより提供される内部論理ボリュームを使わずに、E C C グループの代わりに 1 台の H D D を使う。そして 1 台の H D D により作られる記憶領域を、一つあるいは複数の領域に区切って内部論理ボリュームが作られる。そしてこの内部論理ボリュームをホスト論理ボリュームに対応付ける。

20

【0118】

E C C グループの代わりに、1 台の H D D を使うこと以外は、既に説明した実施例と同様である。

【0119】

上記いずれの実施例も、ホストコンピュータが処理するデータを保管しておく記憶制御装置を、データのバックアップ/リストアに利用する場合、又はアーカイブとして利用する場合に有効である。

【0120】

なお、本発明の実施の形態は、S - A T A を接続インタフェースとする H D D を利用して説明したが、本発明は、この場合に限られず、他の H D D を利用した記憶制御装置に対しても適用されるものである。

30

【0121】

以上、本実施の形態について説明したが、上記実施の形態は本発明の理解を容易にするためのものであり、本発明を限定して解釈するためのものではない。本発明はその趣旨を逸脱することなく変更、改良され得るとともに、本発明にはその等価物等も含まれる。

【図面の簡単な説明】

【0122】

【図 1】本発明の実施の形態が想定する記憶制御装置のハードウェア構成例である。

【図 2】本発明の実施の形態が想定する記憶制御装置のハードウェア構成と論理的構成との対応の一例である。

40

【図 3】本発明の実施の形態が想定する記憶制御装置の論理的構成が、構成情報を読み出す方法、についての一例である。

【図 4】本発明の実施の形態の記憶制御装置によって保持され、ホスト論理ボリュームの番号と内部論理ボリュームの番号との対応付けを管理するために用いられる構成情報テーブルの一例である。

【図 5】本発明の実施の形態の記憶制御装置によって保持され、E C C グループ番号と当該 E C C グループにより提供される内部論理ボリュームの番号との対応付けを管理するために用いられる構成情報テーブルの一例である。

【図 6】本発明の実施の形態のチャネルアダプタ中で動作するプログラムのフローチャー

50

トの一例である。

【図 7】本発明の実施の形態が想定する記憶制御装置が、ホスト論理ボリュームと内部論理ボリュームの対応付けを変更する方法、についての一例である。

【図 8】本発明の実施の形態のチャネルアダプタ中で動作するプログラムが、ホスト論理ボリュームと内部論理ボリュームの対応付けを変更する場合のフローチャートの一例である。

【図 9】本発明の実施の形態の記憶制御装置によって保持され、スピンドルモータが回転している HDD を含む ECC グループの番号と、当該 ECC グループに含まれる内部論理ボリュームの番号と、の対応付けを管理するために用いられる構成情報テーブルの一例である。

10

【図 10】本発明の実施の形態の記憶制御装置によって保持され、スピンドルモータが回転している HDD を含む ECC グループの番号と、当該 ECC グループに含まれる内部論理ボリュームの番号と、の対応付けを管理するために用いられる構成情報テーブルの一例である。

【図 11】本発明の実施の形態が想定する記憶制御装置の論理的構成が、構成情報を読み出す方法、についての一例である。

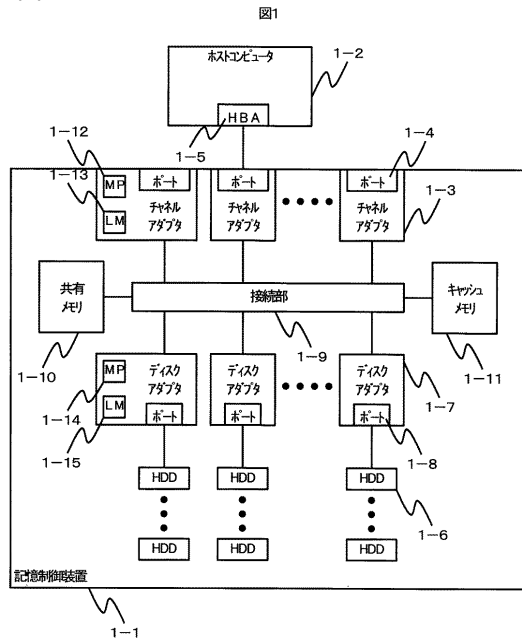
【符号の説明】

【 0 1 2 3 】

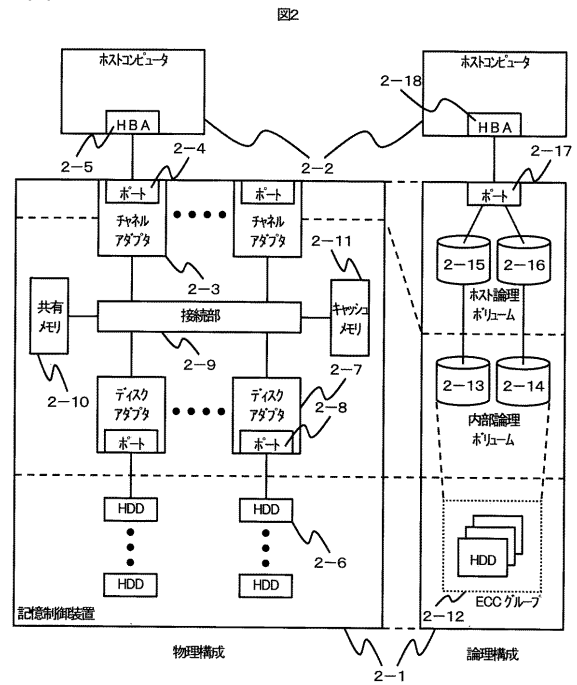
- 1 - 2 . . . ホストコンピュータ
- 1 - 1 . . . 記憶制御装置
- 1 - 3 . . . チャネルアダプタ
- 1 - 6 . . . ハードディスクドライブ
- 1 - 7 . . . ディスクアダプタ
- 1 - 9 . . . 接続部
- 1 - 10 . . . 共有メモリ
- 1 - 11 . . . キャッシュメモリ

20

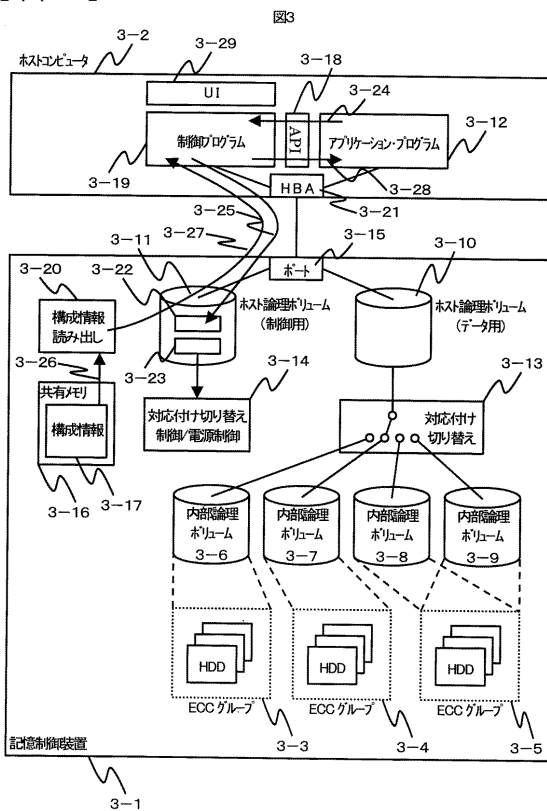
【図 1】



【図 2】



【図 3】



【図 4】

図4

ホスト論理ボリューム番号	内部論理ボリューム番号
3-10	3-6
3-x	3-y
3-(x+1)	3-(y+1)
⋮	⋮
⋮	⋮
3-(x+n)	3-(y+n)

【図 5】

図5

ECCグループ番号	内部論理ボリューム番号
3-3	3-6
3-4	3-7
3-5	3-8, 3-9
⋮	⋮
⋮	⋮
3-X	3-Y

图6

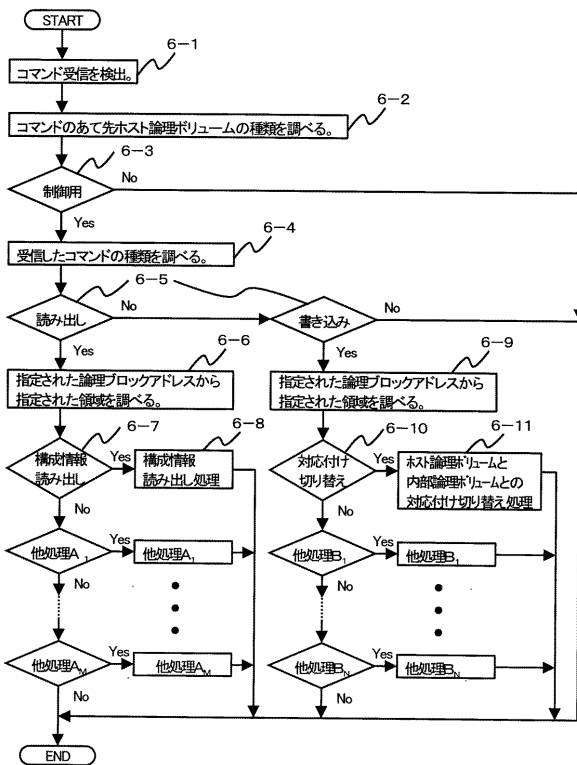


图8

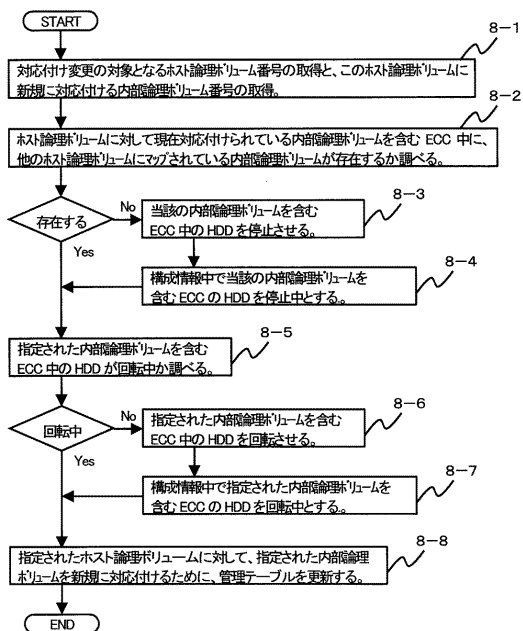


图7

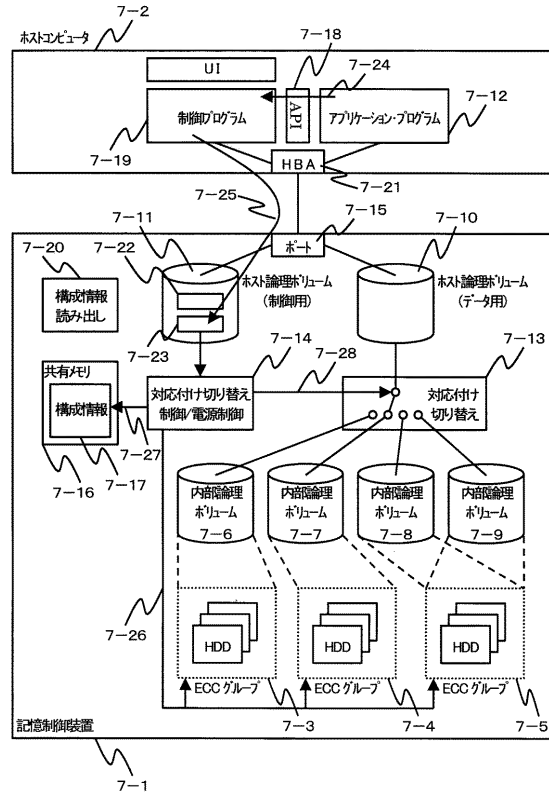
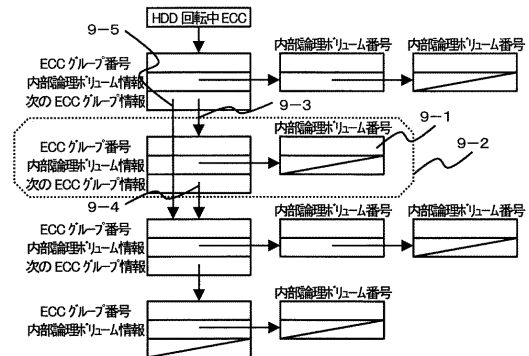
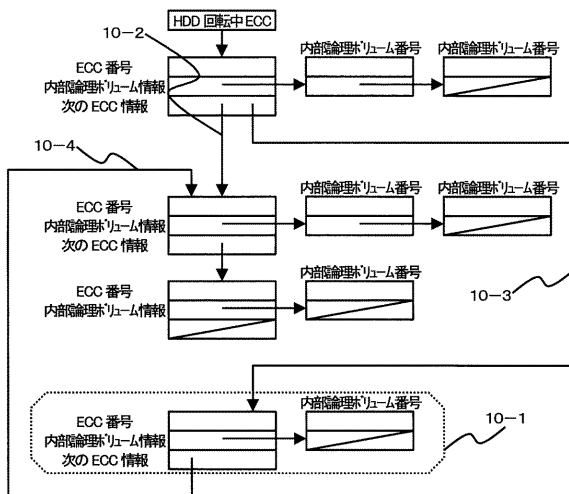


图9



【図 10】

図10



【図 11】

図11

