

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局

(43) 国际公布日
2013 年 1 月 24 日 (24.01.2013)



(10) 国际公布号
WO 2013/010344 A1

- (51) 国际专利分类号:
G09G 3/36 (2006.01) *G02F 1/133* (2006.01)
- (21) 国际申请号: PCT/CN2011/078949
- (22) 国际申请日: 2011 年 8 月 25 日 (25.08.2011)
- (25) 申请语言: 中文
- (26) 公布语言: 中文
- (30) 优先权:
201110203461.5 2011 年 7 月 20 日 (20.07.2011) CN
- (71) 申请人 (对除美国外的所有指定国): **深圳市华星光电技术有限公司 (SHENZHEN CHINA STAR OPTOELECTRONICS TECHNOLOGY CO., LTD.)** [CN/CN]; 中国广东省深圳市光明新区塘明大道 9-2 号王可心, Guangdong 518132 (CN)。
- (72) 发明人: 及
- (75) 发明人/申请人 (仅对美国): **康志聪 (KANG, Chih Tsung)** [CN/CN]; 中国广东省深圳市光明新区塘明大道 9-2 号王可心, Guangdong 518132 (CN)。
- (74) 代理人: **深圳翼盛智成知识产权事务所 (普通合伙) (ESSEN PATENT & TRADEMARK AGENCY);** 中国广东省深圳市福田区天安数码城数码时代大厦 A 座 1409 王可心, Guangdong 518040 (CN)。

- (81) 指定国 (除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW。
- (84) 指定国 (除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG)。

本国际公布:

- 包括国际检索报告 (条约第 21 条(3))。

(54) Title: LIQUID CRYSTAL DISPLAY DEVICE AND SIGNAL DRIVING METHOD THEREFOR

(54) 发明名称: 液晶显示装置及其信号驱动方法

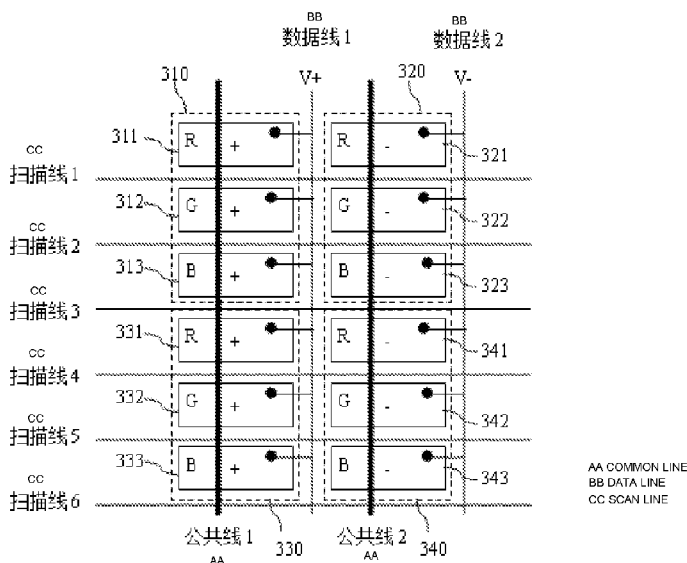


图 3/ Fig.3

(57) Abstract: A liquid crystal display device. By collaboration of an intra-frame precharging and an array common line high-low voltage-level signal, the liquid crystal display device precharges a pixel with a high voltage before each correct data signal is written into the pixel, equivalent to over driving before the correct data signal is written into the pixel. A signal driving method for the liquid crystal display. The present invention, on the one hand, obviates a need for a frame buffer, thus conserving costs, while on the other hand, obviates a need for a complex timer function for over driving, and on yet another hand, when using conventional table-lookup comparison of prior and post signals for over driving, prevents to a great extent the occurrence of incorrect torsion angle due to liquid crystals being driven instantaneously.

(57) 摘要: 一种液晶显示装置, 该液晶显示装置通过帧内预充电及阵列公共线高低电平信号的配合, 在每个正确的数据信号写入到像素前都对像素先行充电一高电压, 相当于在正确的数

据信号写入到像素前进行过驱动。一种液晶显示装置的信号驱动方法。本发明一方面不需要使用帧缓冲器, 节约了成本; 另一方面, 不需要使用复杂的定时功能来进行过驱动; 第三方面, 在使用传统的将前后信号查表比较以进行过驱动时能大大避免液晶瞬时受到驱动而造成扭转角度不正确的现象的发生。

液晶显示装置及其信号驱动方法

技术领域

- [1] 本发明涉及一种显示装置，特别是涉及一种液晶显示装置。
- [2] 本发明还涉及一种信号驱动方法，特别是涉及一种液晶显示装置的信号驱动方法。

[3]

背景技术

- [4] 过驱动（Over Driving）技术是一种用于改善液晶显示面板显示效果的技术。传统的过驱动技术一般将前后图像信号作查表比较来找出预先定义的内差电压值以提高响应速度，这种做法需要使用帧缓冲器（Frame Buffer）来存储前一图像，然后再与当前图像作比较，上述预先定义的内差电压值也需要存储在存储器中，此外还需要定时控制器（Time Control Register， TCON）的配合。
- [5] 一般的以列驱动实现过驱动功能的方式如图1所示，原信号从1V切换至3V，为提高响应速度，通常会在原信号中插入5V的信号。当像素内的电压由1V变成3V时需要耗费一帧的时间来充电，而且需要帧缓冲器与之配合。
- [6] 以PVA来看，如果只做一组内差查表，由于为了达到高穿透率而将像素电极中的条状电极间的间距设计成较大，造成液晶瞬时受到驱动而导致扭转角度不正确，于是，当从低灰阶切换到高灰阶时往往会产生所谓犀牛角现象，降低了显示效果。
- [7] 故，有必要提供一种液晶显示装置及其信号驱动方法，以解决现有技术所存在的问题。

对发明的公开

技术问题

- [8] 本发明的一个目的在于提供一种液晶显示装置及液晶显示装置的信号驱动方法，以解决现有液晶显示器显示效果不佳的问题。

技术解决方案

- [9] 本发明的一个目的在于提供一种液晶显示装置，以解决现有液晶显示器显示效果不佳的问题。
- [10] 本发明构造了一种液晶显示装置，包括：扫描驱动模块，用于产生扫描信号并将所述扫描信号发送给所述扫描线；数据驱动模块，用于产生数据信号并将所述数据信号发送给所述数据线；薄膜晶体管阵列面板，其上设有像素，所述像素包括次像素R、次像素G和次像素B；扫描线，所述扫描线与所述像素中的次像素耦接，所述扫描信号对处于同一行的次像素按列依次扫描；数据线，所述数据线与所述像素中的至少一个次像素耦接，所述数据线用于在将所述数据信号输入到所述次像素中，还用于在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电；公共线，所述公共线与所述像素中的次像素耦接，用于根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压；所述公共线、数据线与所述扫描信号扫描的方向平行，所述扫描线与所述扫描信号扫描的方向垂直；所述像素的三个所述次像素排列按与所述扫描信号的扫描方向平行的方向排列；水平方向上两个相邻的所述像素的相邻两个次像素具有相反的极性，垂直方向上两个相邻的所述像素的相邻两个次像素具有相同的极性；每一条所述公共线与极性相同的同一像素内的次像素耦接；每一条所述数据线与所述极性相同的同一像素内的次像素耦接；同一像素内相邻两个次像素的极性相同。
- [11] 在本发明的液晶显示装置中，所述公共线向与其耦接的不同列的次像素持续地发送高电平或低电平。
- [12] 在本发明的液晶显示装置中，所述公共线向与其耦接的不同行的次像素交替地发送高电平或低电平。
- [13] 本发明的另一个目的在于提供一种液晶显示装置，以解决现有液晶显示器显示效果不佳的问题。
- [14] 本发明构造了一种液晶显示装置，包括：扫描驱动模块，用于产生扫描信号并将所述扫描信号发送给所述扫描线；数据驱动模块，用于产生数据信号并将所述数据信号发送给所述数据线；薄膜晶体管阵列面板，其上设有像素，所述像素包括次像素R、次像素G和次像素B；扫描线，所述扫描线与所述像素中的次

像素耦接，所述扫描信号对处于同一行的次像素按列依次扫描；数据线，所述数据线与所述像素中的至少一个次像素耦接，所述数据线用于在将所述数据信号输入到所述次像素中，还用于在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电；公共线，所述公共线与所述像素中的次像素耦接，用于根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压；所述公共线、数据线与所述扫描信号扫描的方向平行，所述扫描线与所述扫描信号扫描的方向垂直。

[15] 在本发明的液晶显示装置中，所述公共线向与其耦接的不同列的次像素持续地发送高电平或低电平。

[16] 在本发明的液晶显示装置中，所述公共线向与其耦接的不同行的次像素交替地发送高电平或低电平。

[17] 在本发明的液晶显示装置中，所述像素的三个所述次像素排列按与所述扫描信号的扫描方向平行的方向排列。

[18] 在本发明的液晶显示装置中，两个相邻的所述像素的相邻两个次像素具有相反的极性。

[19] 在上述的液晶显示装置中，每一条所述公共线与极性相同的同一像素内的次像素耦接。

[20] 在上述的液晶显示装置中，每一条所述数据线与极性相同的同一像素内的次像素耦接。

[21] 在上述的液晶显示装置中，同一像素内相邻两个次像素的极性相同。

[22] 本发明的另一个目的在于提供一种液晶显示装置的信号驱动方法。

[23] 为解决上述问题，本发明构造了一种液晶显示装置的信号驱动方法，其特征在于，所述液晶显示装置包括扫描驱动模块、数据驱动模块、薄膜晶体管阵列面板、扫描线和数据线，所述薄膜晶体管阵列面板上设有像素，所述像素包括次像素R、次像素G和次像素B，所述公共线与所述扫描信号扫描的方向平行，所述方法包括以下步骤：（A）、扫描驱动模块产生扫描信号并将所述扫描信号发送给所述扫描线；（B）、数据驱动模块产生数据信号并将所述数据信号发送给所述数据线；（C）、扫描线将所述扫描信号发送给所述像素中的至少一个次像

素，所述扫描信号对处于同一行的次像素按列依次扫描；（D）、数据线将所述数据线发送给所述像素中的至少一个次像素，所述数据线在将所述数据信号输入到所述次像素中，在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电；（E）、公共线根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压。

[24] 在本发明的液晶显示装置的信号驱动方法中，所述步骤（E）具体包括以下步骤：（E1）、所述公共线向与其耦接的不同列的所述次像素持续发送高电平或低电平中的一种，或者所述公共线向与其耦接的不同行的所述次像素交替发送高电平或低电平中的一种。

[25] 本发明的有益效果是：相对于现有技术，本发明一方面不需要使用帧缓冲器，节约了成本；另一方面，不需要使用复杂的定时功能来进行过驱动；第三方面，如果在使用传统的将前后信号查表比较以进行过驱动时能大大避免液晶瞬时受到驱动而造成扭转角度不正确的现象的发生。

有益效果

[26] 相对于现有技术，本发明一方面不需要使用帧缓冲器，节约了成本；另一方面，不需要使用复杂的定时功能来进行过驱动；第三方面，如果在使用传统的将前后信号查表比较以进行过驱动时能大大避免液晶瞬时受到驱动而造成扭转角度不正确的现象的发生。

附图说明

[27] 图1为现有技术中列驱动过驱动方式的示意图；

[28] 图2为本发明的液晶显示装置的框图；

[29] 图3为本发明的液晶显示装置的实施例的局部示意图；

[30] 图4为本发明的液晶显示装置信号驱动的示意图。

本发明的最佳实施方式

[31] 以下各实施例的说明是参考附加的图式，用以例示本发明可用以实施的特定实施例。本发明所提到的方向用语，例如「上」、「下」、「前」、「后」、「左」、「右」、「内」、「外」、「侧面」等，仅是参考附加图式的方向。因此，使用的方向用语是用以说明及理解本发明，而非用以限制本发明。

- [32] 在图中，结构相似的单元是以相同标号表示。
- [33] 本发明的液晶显示装置通过帧（Frame）内预充电（Pre-charge）及阵列公共线（Array com）高低电平信号的配合，在每个正确的数据信号写入到像素前都对像素先行充电一高电压，相当于在正确的数据信号写入到像素前进行过驱动（Over Driving）。
- [34] 参考图2，图2为本发明的液晶显示装置的框图。本发明的液晶显示装置包括扫描驱动模块204、数据驱动模块201、薄膜晶体管阵列面板202、扫描线（栅极线）205、公共线203和数据线207，图2中，公共线203与数据线207平行设置。薄膜晶体管阵列面板202上设有像素206，该像素206包括三个次像素，图2中未示出次像素。扫描驱动模块204用于产生扫描信号，该扫描信号由该扫描驱动模块204发送给所述扫描线205，数据驱动模块201用于产生数据信号，该数据信号被该数据驱动模块201发送给所述数据线207。扫描线205与像素206耦接，具体地，扫描线205与像素206中的至少一个次像素耦接，数据线207与像素206耦接，具体地，数据线207与像素206中的至少一个次像素耦接，公共线203与像素206耦接，具体地，公共线203与像素206中的至少一个次像素耦接。
- [35] 参考图3和图4，图3为本发明的液晶显示装置的实施例的局部示意图，图4为本发明的液晶显示装置信号驱动的实施例的示意图。在本实施例中，三栅极列驱动（Tri-gate）是由三个翻转的次像素（次像素R、次像素G和次像素B）组成。次像素R、次像素G和次像素B按与扫描信号的扫描方向平行纵向排列。在本发明的液晶显示装置中，扫描线的扫描信号对薄膜晶体管阵列面板中的每一行次像素按列依次进行扫描。次像素R、次像素G和次像素B按与扫描信号的扫描方向平行的方向依次排列。数据线（包括数据线1和数据线2）按次像素R、次像素G和次像素B排列的方向设置。在本实施例中，薄膜晶体管面板的每一行像素均具有相同的极性，即每一个像素的三个次像素均具有相同的极性。相邻两行的像素的极性相反。数据线（包括数据线1和数据线2）与同一行的像素耦接，具体地，数据线1与第一像素310中均具有正极性的次像素R311、次像素G312、次像素B313和第三像素330中均具有正极性的次像素R331、次像素G332、次像素B333耦接。数据线2与第二像素320中均具有负极性的次像素R321、次像素G322、

次像素B323和第四像素340中均具有负极性的次像素R341、次像素G342、次像素B343耦接。公共线（包括公共线1和公共线2）设置与扫描线间扫描移动方向平行，并且以阵列的形式排列。公共线与同一行的次像素耦接，具体地，公共线1（com 1）与第一像素310中均具有正极性的次像素R311、次像素G312、次像素B313和第三像素330中均具有正极性的次像素R331、次像素G332、次像素B333耦接，公共线2（com 2）与第二像素320中均具有负极性的次像素R321、次像素G322、次像素B323和第四像素340中均具有负极性的次像素R341、次像素G342、次像素B343耦接。第一像素310的次像素R311与第二像素320的次像素R321组成第一列次像素，第一像素310的次像素G312与第二像素320的次像素G322组成第二列次像素，依此类推。公共线和数据线为相互平行设置，公共线和扫描线（栅极线）为相互垂直设置。

- [36] 图4中，本发明的液晶显示装置不需要耗费一帧的时间来给翻转像素充电，因为在翻转像素内的充电电压由1V变成3V之前已经利用了同一帧内的数据信号对翻转像素进行8V预充电。上述翻转像素内充电电压1V是由数据信号6V与共电极信号5V或者数据信号4V与共电极信号5V对翻转像素进行充电。翻转像素内充电电压3V是由数据信号8V与共电极信号5V或者数据信号2V与共电极信号5V对翻转像素进行充电。翻转像素预充电8V是由数据信号8V与共电极调变信号0V或者数据信号2V与共电极调变信号10V对翻转像素进行充电。第一组栅极信号向第一列次像素（包括第一翻转像素310的次像素R311、第二翻转像素320的次像素R321）的栅极发送高电平信号以打开第一列次像素的栅极，让第一列次像素（包括第一翻转像素310的次像素R311、第二翻转像素320的次像素R321）内的充电电压由1V变成3V前，利用数据线8V与共电极调变信号0V或者数据信号2V与共电极调变信号10V的充电电压8V来给第一列次像素进行预充电。当第一组栅极信号向第一列次像素的栅极发送高电平信号时，由于第一翻转像素310的次像素R311正极性数据线8V，配合公共线1的共电极电压由5V调变至低电压0V，对第一翻转像素310的次像素R311预充一8V高电压。于此同一时间，第二翻转像素320的次像素R321是负极性数据线2V，配合公共线2的共电极高电压10V，对第二翻转像素320的次像素R321预充一8V高电压。紧接著，公共线1的共电极电压由低电

压0V回复到正常共电极电压5V且公共线2的共电极电压由高电压10V回复到正常共电极电压5V。此时，第一翻转像素310的次像素R311及第二翻转像素320的次像素R321便由预充8V高电压回复到正常像素需求电压3V。接著，第一组栅极信号向第一列次像素发送低电压信号以关闭第一列次像素的栅极；第二组栅极信号向第二列次像素（包括第一翻转像素310的次像素G312、第二翻转像素320的次像素G322）的栅极发送高电平信号以打开第二列次像素的栅极；同样，让第二列次像素（包括第一翻转像素310的次像素G312、第二翻转像素320的次像素G322）内的充电电压由1V变成3V前，利用数据线8V与共电极调变信号0V或者数据信号2V与共电极调变信号10V的充电电压8V来给第二列次像素进行预充电。当第二组栅极信号向第二列次像素的栅极发送高电平信号时，由于第一翻转像素310的次像素G312是正极性数据线8V，配合公共线1的共电极电压由5V调变至低电压0V，对第一翻转像素310的次像素G312预充一8V高电压。同时，第二翻转像素320的次像素G322是负极性数据线2V，配合公共线2的共电极高电压10V，对第二翻转像素320的次像素R322预充一8V高电压。紧接著，公共线1的共电极电压由低电压0V回复到正常共电极电压5V且公共线2的共电极电压由高电压10V回复到正常共电极电压5V。此时，第一翻转像素310的次像素R312及第二翻转像素320的次像素R322便由预充8V高电压回复到正常像素需求电压3V。紧接著，第二组栅极信号向第二列次像素发送低电压信号以关闭第二列次像素的栅极；再接著，第三组栅极信号向第三列次像素的栅极发送高电平信号一打开第三列次像素的栅极；依此类推，便可在一帧内实现过驱动功能。

[37] 作为对本发明的液晶显示装置的一种改进，公共线1和公共线2重复地向与其耦接的处于不同行的次像素发送高电平或低电平，公共线1和2是根据次像素的极性来发送高电平或低电平的；或者公共线1和公共线2交替地向与其耦接的处于不同行的次像素发送高电平或低电平，公共线1和公共线2是根据次像素的极性来发送高电平或低电平的。

[38] 统观上述实施例，本发明的液晶显示装置的信号驱动方法包括以下步骤：扫描驱动模块204产生扫描信号并将该扫描信号发送给扫描线205；数据驱动模块201产生数据信号并将该数据信号发送给数据线207；扫描线205将该扫描信号发送

给像素206中的至少一个次像素，扫描信号对处于同一行的次像素按列依次扫描；数据线207将该数据信号发送给像素206中的至少一个次像素，数据线207在将该数据信号输入到次像素中之前对该次像素进行预充电；公共线203根据与其耦接的次像素的极性向次像素施加高电压或低电压，具体地，公共线203向与其耦接的不同列的次像素持续地发送高电平或低电平中的一种，或者公共线203向与其耦接的不同行的次像素交替地发送高电平或低电平中的一种，公共线203根据次像素的极性来发送高电平或低电平。

[39] 综上所述，虽然本发明已以优选实施例揭露如上，但上述优选实施例并非用以限制本发明，本领域的普通技术人员，在不脱离本发明的精神和范围内，均可作各种更动与润饰，因此本发明的保护范围以权利要求界定的范围为准。

本发明的实施方式

[40]

工业实用性

[41]

序列表自由内容

[42]

权利要求书

[权利要求 1]

一种液晶显示装置，其特征在于，包括：

扫描驱动模块，用于产生扫描信号并将所述扫描信号发送给所述扫描线；

数据驱动模块，用于产生数据信号并将所述数据信号发送给所述数据线；

薄膜晶体管阵列面板，其上设有像素，所述像素包括次像素R、次像素G和次像素B；

扫描线，所述扫描线与所述像素中的次像素耦接，所述扫描信号对处于同一行的次像素按列依次扫描；

数据线，所述数据线与所述像素中的至少一个次像素耦接，所述数据线用于在将所述数据信号输入到所述次像素中，还用于在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电；

公共线，所述公共线与所述像素中的次像素耦接，用于根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压；

所述公共线、数据线与所述扫描信号扫描的方向平行，所述扫描线与所述扫描信号扫描的方向垂直；

所述像素的三个所述次像素排列按与所述扫描信号的扫描方向平行的方向排列；

水平方向上两个相邻的所述像素的相邻两个次像素具有相反的极性，垂直方向上两个相邻的所述像素的相邻两个次像素具有相同的极性；

每一条所述公共线与极性相同的同一像素内的次像素耦接；

每一条所述数据线与极性相同的同一像素内的次像素耦接；

同一像素内相邻两个次像素的极性相同。

[权利要求 2]

根据权利要求1所述的液晶显示装置，其特征在于，所述公共线向与其耦接的不同列的次像素持续地发送高电平或低电平。

- [权利要求 3] 根据权利要求1所述的液晶显示装置，其特征在于，所述公共线向与其耦接的不同行的次像素交替地发送高电平或低电平。
- [权利要求 4] 一种液晶显示装置，其特征在于，包括：
扫描驱动模块，用于产生扫描信号并将所述扫描信号发送给所述扫描线；
数据驱动模块，用于产生数据信号并将所述数据信号发送给所述数据线；
薄膜晶体管阵列面板，其上设有像素，所述像素包括次像素R、次像素G和次像素B；
扫描线，所述扫描线与所述像素中的次像素耦接，所述扫描信号对处于同一行的次像素按列依次扫描；
数据线，所述数据线与所述像素中的至少一个次像素耦接，所述数据线用于在将所述数据信号输入到所述次像素中，还用于在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电；
公共线，所述公共线与所述像素中的次像素耦接，用于根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压；
所述公共线、数据线与所述扫描信号扫描的方向平行，所述扫描线与所述扫描信号扫描的方向垂直。
- [权利要求 5] 根据权利要求4所述的液晶显示装置，其特征在于，所述公共线向与其耦接的不同列的次像素持续地发送高电平或低电平。
- [权利要求 6] 根据权利要求4所述的液晶显示装置，其特征在于，所述公共线向与其耦接的不同行的次像素交替地发送高电平或低电平。
- [权利要求 7] 根据权利要求4所述的液晶显示装置，其特征在于，所述像素的三个所述次像素排列按与所述扫描信号的扫描方向平行的方向排列。
- [权利要求 8] 根据权利要求4所述的液晶显示装置，其特征在于，两个相邻的所述像素的相邻两个次像素具有相反的极性。

- [权利要求 9] 根据权利要求8所述的液晶显示装置，其特征在于，每一条所述公共线与极性相同的同一像素内的次像素耦接。
- [权利要求 10] 根据权利要求8所述的液晶显示装置，其特征在于，每一条所述数据线与极性相同的同一像素内的次像素耦接。
- [权利要求 11] 根据权利要求8所述的液晶显示装置，其特征在于，同一像素内相邻两个次像素的极性相同。
- [权利要求 12] 一种液晶显示装置的信号驱动方法，其特征在于，所述液晶显示装置包括扫描驱动模块、数据驱动模块、薄膜晶体管阵列面板、扫描线和数据线，所述薄膜晶体管阵列面板上设有像素，所述像素包括次像素R、次像素G和次像素B，所述公共线与所述扫描信号扫描的方向平行，所述方法包括以下步骤：
- (A)、扫描驱动模块产生扫描信号并将所述扫描信号发送给所述扫描线；
 - (B)、数据驱动模块产生数据信号并将所述数据信号发送给所述数据线；
 - (C)、扫描线将所述扫描信号发送给所述像素中的至少一个次像素，所述扫描信号对处于同一行的次像素按列依次扫描；
 - (D)、数据线将所述数据线发送给所述像素中的至少一个次像素，所述数据线在将所述数据信号输入到所述次像素中，在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电；
 - (E)、公共线根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压。
- [权利要求 13] 根据权利要求12所述的液晶显示装置的信号驱动方法，其特征在于，所述步骤（E）具体包括以下步骤：
- (E1)、所述公共线向与其耦接的不同列的所述次像素持续发送高电平或低电平中的一种，或者所述公共线向与其耦接的不同行的所述次像素交替发送高电平或低电平中的一种。

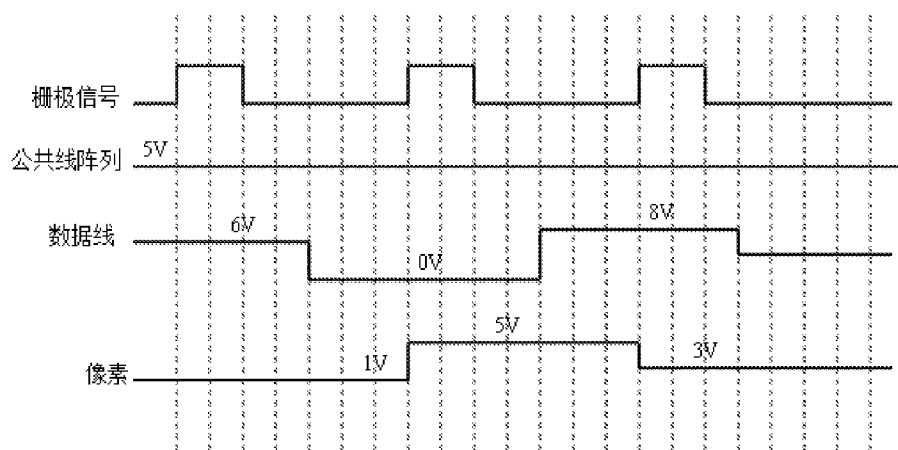


图 1

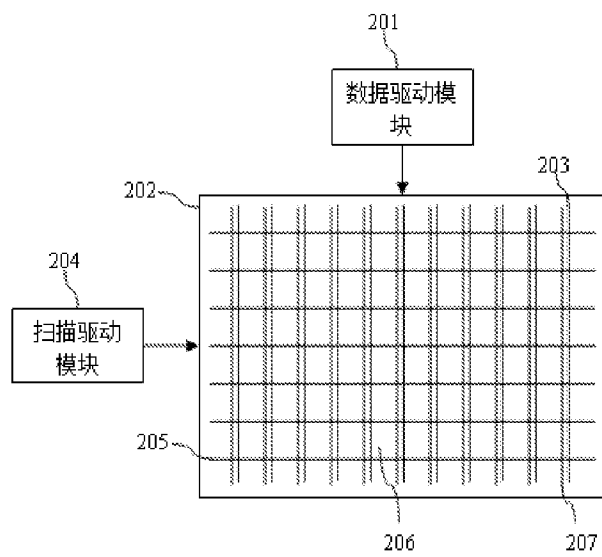


图 2

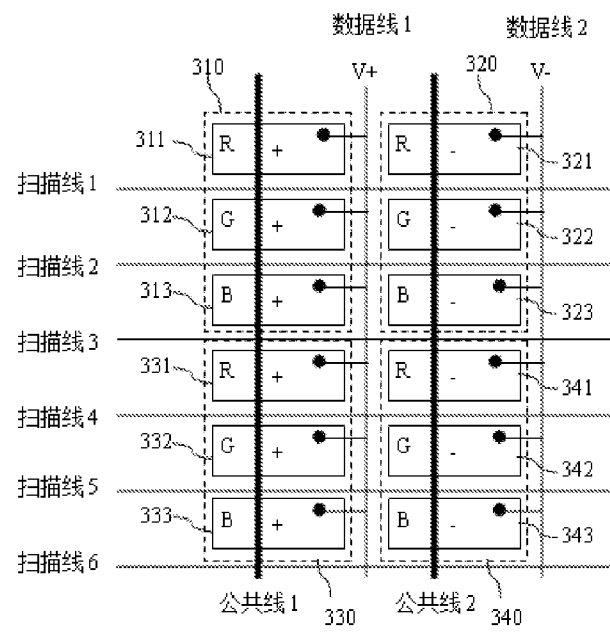


图 3

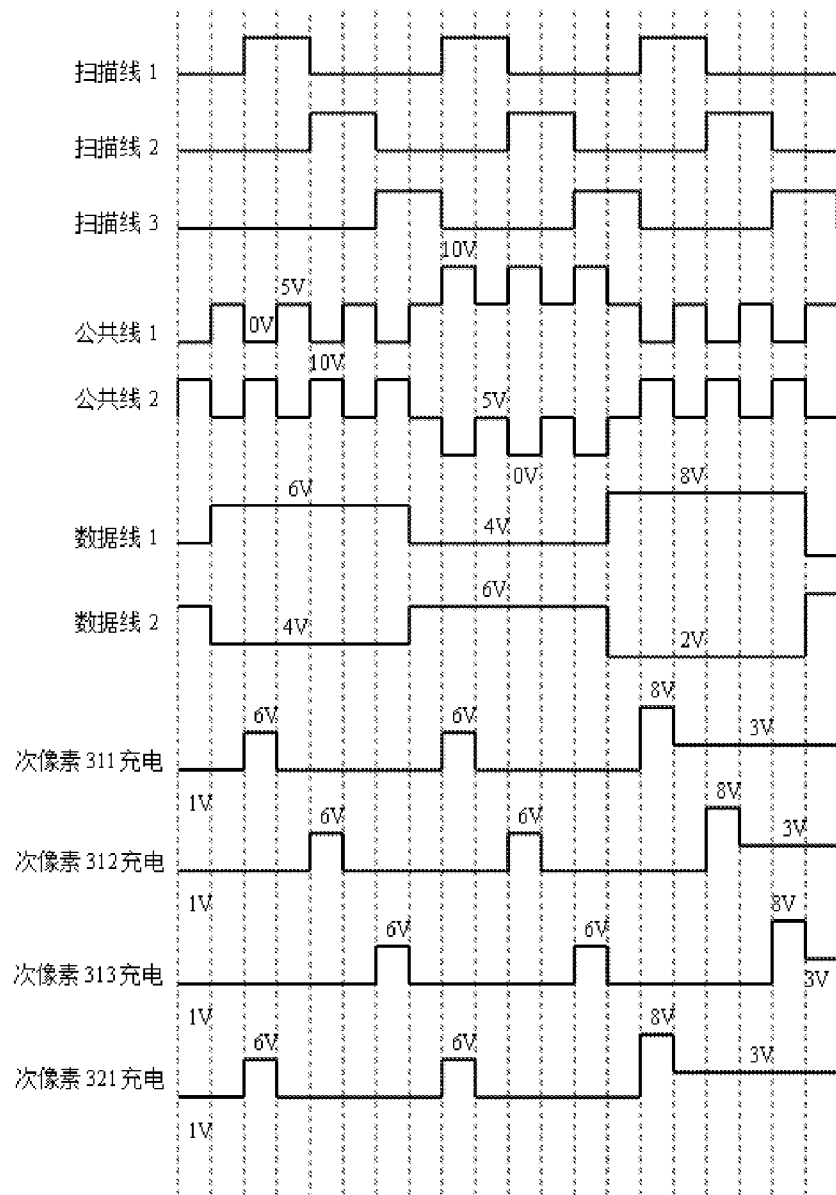


图 4

INTERNATIONAL SEARCH REPORT

International application No.

PCT/CN2011/078949

A. CLASSIFICATION OF SUBJECT MATTER

see the extra sheet

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC: G09G3/36, G02F1/133

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

CNPAT, CNKI, WPI, EPODOC: (PRE W CHARGE) OR PRECHARGE, CHARGE, SCAN+, DATA, GATE, (SUB W PIXEL?) OR SUBPIXEL?, COMMON W (LINE? OR VOLTAGE OR ELECTRODE), VETICAL, UPRIGHT

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	CN101952875A (SHARP KK) 19 Jan. 2011 (19.01.2011) description, paragraphs 116-130, 179 and figures 1, 4, 6, 10	1-13
Y	CN101995722A (LG DISPLAY CO LTD ETC) 30 Mar. 2011 (30.03.2011) description, columns 46-49,58 and figures 2, 4-5	1-13
A	JP2008139610A (SONY CORP) 19 Jun. 2008 (19.06.2008) the whole document	1-13
A	JP2009092787A (SONY CORP) 30 Apr. 2009 (30.04.2009) the whole document	1-13

☐ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents:	“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
“A” document defining the general state of the art which is not considered to be of particular relevance	“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
“E” earlier application or patent but published on or after the international filing date	“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	“&” document member of the same patent family
“O” document referring to an oral disclosure, use, exhibition or other means	
“P” document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search
23 Nov. 2011 (23.11.2011)

Date of mailing of the international search report
08 Dec. 2011 (08.12.2011)

Name and mailing address of the ISA
State Intellectual Property Office of the P. R. China
No. 6, Xitucheng Road, Jimenqiao
Haidian District, Beijing 100088, China
Facsimile No. (86-10)62019451

Authorized officer

LI, Jun

Telephone No. (86-10)62085773

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.

PCT/CN2011/078949

Patent Documents referred in the Report	Publication Date	Patent Family	Publication Date
CN101952875A	19.01.2011	WO2009104322A1	27.08.2009
		US2010315403A1	16.12.2010
CN101995722A	30.03.2011	KR20110015929A	17.02.2011
		US2011032241A1	10.02.2011
JP2008139610A	19.06.2008	none	
JP2009092787A	30.04.2009	none	

INTERNATIONAL SEARCH REPORT

International application No.

PCT/CN2011/078949

Continuation of: CLASSIFICATION OF SUBJECT MATTER

G09G3/36 (2006.01) i

G02F1/133 (2006.01) i

国际检索报告

国际申请号
PCT/CN2011/078949

A. 主题的分类

参见附加页

按照国际专利分类(IPC)或者同时按照国家分类和 IPC 两种分类

B. 检索领域

检索的最低限度文献(标明分类系统和分类号)

IPC: G09G3/36, G02F1/133

包含在检索领域中的除最低限度文献以外的检索文献

在国际检索时查阅的电子数据库(数据库的名称, 和使用的检索词(如使用))

CNPAT、CNKI: 预充电, 充电, 扫描, 栅极, 数据, 次像素, 子像素, 公共线, 公共电极, 公共电压, 即准电压, 基准电位, 纵, 列,

WPI、EPODOC: (PRE W CHARGE) OR PRECHARGE, CHARGE, SCAN+, DATA, GATE, (SUB W PIXEL?) OR SUBPIXEL?, COMMON W (LINE? OR VOLTAGE OR ELECTRODE), VETICAL, UPRIGHT

C. 相关文件

类 型*	引用文件, 必要时, 指明相关段落	相关的权利要求
Y	CN101952875A(夏普株式会社) 19.1 月 2011(19.01.2011)说明书 116-130 段, 179 段和附图 1, 4, 6, 10	1-13
Y	CN101995722A(乐金显示有限公司) 30.3 月 2011(30.03.2011)说明书 46-49, 58 段和附图 5-6, 10	1-13
A	JP2008139610A(SONY CORP) 19.6 月 2008(19.06.2008)全文	1-13
A	JP2009092787A(SONY CORP) 30.4 月 2009(30.04.2009)全文	1-13

☐ 其余文件在 C 栏的续页中列出。

☒ 见同族专利附件。

* 引用文件的具体类型:

“A” 认为不特别相关的表示了现有技术一般状态的文件

“E” 在国际申请日的当天或之后公布的在先申请或专利

“L” 可能对优先权要求构成怀疑的文件, 或为确定另一篇引用文件的公布日而引用的或者因其他特殊理由而引用的文件(如具体说明的)

“O” 涉及口头公开、使用、展览或其他方式公开的文件

“P” 公布日先于国际申请日但迟于所要求的优先权日的文件

“T” 在申请日或优先权日之后公布, 与申请不相抵触, 但为了理解发明之理论或原理的在后文件

“X” 特别相关的文件, 单独考虑该文件, 认定要求保护的发明不是新颖的或不具有创造性

“Y” 特别相关的文件, 当该文件与另一篇或者多篇该类文件结合并且这种结合对于本领域技术人员为显而易见时, 要求保护的发明不具有创造性

“&” 同族专利的文件

国际检索实际完成的日期
23.11 月 2011(23.11.2011)

国际检索报告邮寄日期
08.12 月 2011(08.12.2011)

ISA/CN 的名称和邮寄地址:
中华人民共和国国家知识产权局
中国北京市海淀区蓟门桥西土城路 6 号 100088
传真号: (86-10)62019451

受权官员

李军
电话号码: (86-10) **62085773**

国际检索报告
关于同族专利的信息

国际申请号
PCT/CN2011/078949

检索报告中引用的 专利文件	公布日期	同族专利	公布日期
CN101952875A	19.01.2011	WO2009104322A1	27.08.2009
		US2010315403A1	16.12.2010
CN101995722A	30.03.2011	KR20110015929A	17.02.2011
		US2011032241A1	10.02.2011
JP2008139610A	19.06.2008	无	
JP2009092787A	30.04.2009	无	

续：主题的分类

G09G3/36 (2006.01) i

G02F1/133 (2006.01) i