

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第6409063号
(P6409063)

(45) 発行日 平成30年10月17日 (2018.10.17)

(24) 登録日 平成30年9月28日 (2018.9.28)

(51) Int.Cl.

F I

HO 1 L 33/24	(2010.01)	HO 1 L 33/24	Z N M
HO 1 L 33/32	(2010.01)	HO 1 L 33/32	
HO 1 L 33/02	(2010.01)	HO 1 L 33/02	
HO 1 L 21/205	(2006.01)	HO 1 L 21/205	
B 8 2 Y 20/00	(2011.01)	B 8 2 Y 20/00	

請求項の数 36 (全 18 頁) 最終頁に続く

(21) 出願番号 特願2016-526939 (P2016-526939)
 (86) (22) 出願日 平成26年12月15日 (2014.12.15)
 (65) 公表番号 特表2017-503333 (P2017-503333A)
 (43) 公表日 平成29年1月26日 (2017.1.26)
 (86) 国際出願番号 PCT/US2014/070347
 (87) 国際公開番号 W02015/095049
 (87) 国際公開日 平成27年6月25日 (2015.6.25)
 審査請求日 平成29年11月13日 (2017.11.13)
 (31) 優先権主張番号 61/917,046
 (32) 優先日 平成25年12月17日 (2013.12.17)
 (33) 優先権主張国 米国 (US)

早期審査対象出願

(73) 特許権者 511001585
 グロ アーベ
 G L O A B
 スウェーデン国 ルンド エスイー 2 2
 3 6 3, スケーレヴェーゲン 2 2
 (74) 代理人 100076428
 弁理士 大塚 康徳
 (74) 代理人 100115071
 弁理士 大塚 康弘
 (74) 代理人 100112508
 弁理士 高柳 司郎
 (74) 代理人 100116894
 弁理士 木村 秀二
 (74) 代理人 100130409
 弁理士 下山 治

最終頁に続く

(54) 【発明の名称】 歪み修正面活性領域を有する I I I 族窒化物ナノワイヤ LED 及びその製造方法

(57) 【特許請求の範囲】

【請求項 1】

基板の表面から垂直に延びる半導体ナノワイヤコアと、
 前記半導体ナノワイヤコアの周囲に半径方向に配置された活性領域シェルと、
 垂直な表面である { 1 0 - 1 0 } m 面と角錐形の傾斜上面である { 1 - 1 0 1 } p 面と
 を含み、前記半導体ナノワイヤコアと前記活性領域シェルとの間に半径方向に配置された
 中間シェルと、
 を含むナノワイヤデバイスであって、

前記活性領域シェルは、少なくとも 3 つの山を有する不均一な表面輪郭形状を有し、
 前記少なくとも 3 つの山の各々は、前記少なくとも 3 つの山のうち隣接する山から谷
 によって分離され、

前記少なくとも 3 つの山の各々は、隣接する谷から離れる半径方向に少なくとも 2 n
 m 延出し、

前記活性領域シェルの前記少なくとも 3 つの山の各々は、少なくとも部分的に前記 {
 1 - 1 0 1 } p 面に沿って突出する前記活性領域シェルの前記 { 1 0 - 1 0 } m 面に沿っ
 たナノメートルスケールの不連続構造を含み、

前記ナノワイヤデバイスが発光ダイオード (LED) デバイスを含み、前記活性領域シ
 エルが活性領域量子ウェルシェルを含み、

前記中間シェルは、少なくとも 3 つの山を有する不均一な表面輪郭形状を有し、

前記少なくとも 3 つの山の各々は、前記少なくとも 3 つの山のうち隣接する山から谷

10

20

によって分離され、

前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に少なくとも2 nm延出することを特徴とするナノワイヤデバイス。

【請求項2】

前記中間シェルは、前記活性領域量子ウェルシェルの下部層の障壁シェルを含むことを特徴とする請求項1に記載のナノワイヤデバイス。

【請求項3】

前記中間シェルは、前記活性領域量子ウェルシェルから内側の半径方向に配置された下部層のシェルを含むことを特徴とする請求項1に記載のナノワイヤデバイス。

【請求項4】

前記活性領域シェルの半径方向厚さは、ナノワイヤ軸方向に前記山と前記谷との間で少なくとも15%変化し、

前記ナノワイヤ軸方向の前記活性領域シェルの山から隣接する谷までの離間距離は10 ~ 30 nmであり、

前記活性領域シェルの前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に3 ~ 5 nm延出し、

前記活性領域シェルは、前記半径方向に5 nmを超える厚さを有し、

ナノワイヤ軸方向の前記中間シェルの山から隣接する谷までの離間距離は10 ~ 30 nmであり、

前記中間シェルの前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に3 ~ 5 nm延出する

ことを特徴とする請求項1に記載のナノワイヤデバイス。

【請求項5】

支持体の半導体表面上に配置された絶縁マスク層であって、前記半導体ナノワイヤコアは、前記絶縁マスク層の開口部を通り、前記支持体の前記半導体表面から実質的に垂直に延出する第1の導電型の半導体ナノワイヤコアを含む、絶縁マスク層と、

前記活性領域量子ウェルシェルの上及び周囲に延出する少なくとも1つの第2の導電型の半導体シェルと、

前記第2の導電型の半導体シェルに接触する第1の電極層と、

前記半導体ナノワイヤコアに電気的に接続する第2の電極層と、
を更に含むことを特徴とする請求項1に記載のナノワイヤデバイス。

【請求項6】

前記第1の導電型はn型を含み、

前記第2の導電型はp型を含み、

前記支持体は、基板の上のn - GaN又はn - AlGaInのn型半導体バッファ層を含み、

前記半導体ナノワイヤコアは、n - GaInナノワイヤコアを含み、

前記活性領域量子ウェルシェルは、GaN障壁シェルの間のInGaInシェルを含み、

前記第1の電極層は、透明導電性酸化物(TCO)を含む

ことを特徴とする請求項5に記載のナノワイヤデバイス。

【請求項7】

前記活性領域量子ウェルシェルは、前記谷に配置された低濃度インジウム領域よりも少なくとも5原子パーセント多いインジウム含有量を有する前記山に配置された高濃度インジウム領域を含むIn(Al)GaIn半導体シェルを含む

ことを特徴とする請求項1に記載のナノワイヤデバイス。

【請求項8】

前記活性領域量子ウェルシェルは、前記高濃度インジウム領域が10原子パーセントよりも多いインジウムを含み、前記低濃度インジウム領域が10原子パーセント未満のインジウムを含むInGaIn半導体シェルを含むことを特徴とする請求項7に記載のナノワイヤデバイス。

10

20

30

40

50

【請求項 9】

高濃度インジウム領域は 15 ~ 30 原子パーセントのインジウムを含み、前記低濃度インジウム領域は 1 ~ 5 原子パーセントのインジウムを含むことを特徴とする請求項 8 に記載のナノワイヤデバイス。

【請求項 10】

前記 LED は、495 ~ 590 nm のピーク発光波長又は 591 ~ 650 nm のピーク発光波長を有することを特徴とする請求項 9 に記載のナノワイヤデバイス。

【請求項 11】

前記 LED は約 520 nm のピーク発光波長を有し、前記高濃度インジウム領域は約 20 原子パーセントのインジウムを含むことを特徴とする請求項 10 に記載のナノワイヤデバイス。

10

【請求項 12】

前記 LED は約 610 nm のピーク発光波長を有し、前記高濃度インジウム領域は約 30 原子パーセントのインジウムを含むことを特徴とする請求項 10 に記載のナノワイヤデバイス。

【請求項 13】

基板の表面から垂直に延びる半導体ナノワイヤコアと、
前記半導体ナノワイヤコアの周囲に配置され、垂直な表面である {10 - 10} m 面と角錐形の傾斜上面である {1 - 101} p 面とを含む中間シェルと、
前記中間シェルの周囲に半径方向に配置された In (Al) GaN 活性領域量子ウェルシェルの活性領域シェルと、
を含む発光ダイオード (LED) デバイスであって、

20

前記活性領域量子ウェルシェルは、前記活性領域量子ウェルシェルの低濃度インジウム領域よりも少なくとも 5 原子パーセント多いインジウム含有量を有する高濃度インジウム領域を含み、

前記活性領域量子ウェルシェルの前記高濃度インジウム領域の各々は、少なくとも部分的に前記 {1 - 101} p 面に沿って突出する前記活性領域シェルの前記 {10 - 10} m 面に沿ったナノメートルスケールの不連続構造を含み、

前記高濃度インジウム領域は、前記活性領域量子ウェルシェルに埋め込まれた個別のナノ粒子ではなく、前記活性領域量子ウェルシェルの一体の部分を含み、

30

前記中間シェルは、少なくとも 3 つの山を有する不均一な表面輪郭形状を有し、

前記少なくとも 3 つの山の各々は、前記少なくとも 3 つの山のうち隣接する山から谷によって分離され、

前記少なくとも 3 つの山の各々は、隣接する谷から離れる半径方向に少なくとも 2 nm 延出することを特徴とする LED デバイス。

【請求項 14】

前記中間シェルは、前記活性領域量子ウェルシェルの下部層の障壁シェルを含むことを特徴とする請求項 13 に記載の LED デバイス。

【請求項 15】

前記中間シェルは、前記活性領域量子ウェルシェルから内側の半径方向に配置された下部層のシェルを含むことを特徴とする請求項 13 に記載の LED デバイス。

40

【請求項 16】

前記活性領域シェルの半径方向厚さは、ナノワイヤ軸方向に前記山と前記谷との間で少なくとも 15 % 変化し、

前記ナノワイヤ軸方向の前記活性領域シェルの山から隣接する谷までの離間距離は 10 ~ 30 nm であり、

前記活性領域シェルの前記少なくとも 3 つの山の各々は、隣接する谷から離れる半径方向に 3 ~ 5 nm 延出し、

前記活性領域シェルは、前記半径方向に 5 nm を超える厚さを有し、

ナノワイヤ軸方向の前記中間シェルの山から隣接する谷までの離間距離は 10 ~ 30 n

50

mであり、

前記中間シェルの前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に3～5nm延出する

ことを特徴とする請求項13に記載のLEDデバイス。

【請求項17】

支持体の半導体表面の上に配置された絶縁マスク層であって、前記半導体ナノワイヤコアは、前記絶縁マスク層の開口部を通り、前記支持体の前記半導体表面から実質的に垂直に延出する第1の導電型の半導体ナノワイヤコアを含む、絶縁マスク層と、

前記活性領域量子ウェルシェルの上及び周囲に延出する少なくとも1つの第2の導電型の半導体シェルと、

前記第2の導電型の半導体シェルに接触する第1の電極層と、

前記半導体ナノワイヤコアに電氣的に接続する第2の電極層と、
を更に含むことを特徴とする請求項13に記載のLEDデバイス。

【請求項18】

前記第1の導電型はn型を含み、

前記第2の導電型はp型を含み、

前記支持体は、基板の上のn-GaN又はn-AlGaNのn型半導体バッファ層を含み、

前記半導体ナノワイヤコアは、n-GaNナノワイヤコアを含み、

前記活性領域量子ウェルシェルは、GaN障壁シェルの間のInGaNシェルを含み、

前記第1の電極層は、透明導電性酸化物(TCO)を含む
ことを特徴とする請求項17に記載のLEDデバイス。

【請求項19】

基板の表面から垂直に延びる半導体ナノワイヤコアを形成する工程と、

前記半導体ナノワイヤコアの周囲に半径方向に配置された活性領域シェルを形成する工程と、

前記活性領域シェルを形成する工程の前に、前記半導体ナノワイヤコアの周囲に半径方向に垂直な表面である{10-10}m面と角錐形の傾斜上面である{1-101}p面とを含む中間シェルを形成する工程と、

を含むナノワイヤデバイスの製造方法であって、

前記活性領域シェルは、少なくとも3つの山を有する不均一な表面輪郭形状を有し、

前記少なくとも3つの山の各々は、前記少なくとも3つの山のうち隣接する山から谷によって分離され、

前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に少なくとも2nm延出し、

前記活性領域シェルの前記少なくとも3つの山の各々は、少なくとも部分的に前記{1-101}p面に沿って突出する前記活性領域シェルの前記{10-10}m面に沿ったナノメートルスケールの不連続構造を含み、

前記ナノワイヤデバイスが発光ダイオード(LED)デバイスを含み、前記活性領域シェルが活性領域量子ウェルシェルを含み、

前記中間シェルは、少なくとも3つの山を有する不均一な表面輪郭形状を有し、

前記少なくとも3つの山の各々は、前記少なくとも3つの山のうち隣接する山から谷によって分離され、

前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に少なくとも2nm延出し、

前記活性領域シェルが、前記中間シェルの上に形成され、前記中間シェルの前記不均一な表面輪郭形状を呈することを特徴とする製造方法。

【請求項20】

前記中間シェルは、前記活性領域量子ウェルシェルの下部層の障壁シェルを含むことを特徴とする請求項19に記載の製造方法。

【請求項 2 1】

前記中間シェルは、前記活性領域量子ウェルシェルから内側の半径方向に配置された下部層のシェルを含むことを特徴とする請求項 1 9 に記載の製造方法。

【請求項 2 2】

前記活性領域シェルの半径方向厚さは、ナノワイヤ軸方向に前記山と前記谷との間で少なくとも 1 5 % 変化し、

前記ナノワイヤ軸方向の前記活性領域シェルの山から隣接する谷までの離間距離は 1 0 ~ 3 0 nm であり、

前記活性領域シェルの前記少なくとも 3 つの山の各々は、隣接する谷から離れる半径方向に 3 ~ 5 nm 延出し、

前記活性領域シェルは、前記半径方向に 5 nm を超える厚さを有し、

ナノワイヤ軸方向の前記中間シェルの山から隣接する谷までの離間距離は 1 0 ~ 3 0 nm であり、

前記中間シェルの前記少なくとも 3 つの山の各々は、隣接する谷から離れる半径方向に 3 ~ 5 nm 延出する

ことを特徴とする請求項 1 9 に記載の製造方法。

【請求項 2 3】

支持体の半導体表面の上に配置された絶縁マスク層を形成する工程であって、前記半導体ナノワイヤコアを形成する工程は、前記絶縁マスク層の開口部を通り、前記支持体の前記半導体表面から実質的に垂直に延出する第 1 の導電型の半導体ナノワイヤコアをエピタキシャル成長する工程を含む、工程と、

前記活性領域量子ウェルシェルの上及び周囲に延出する少なくとも 1 つの第 2 の導電型の半導体シェルを形成する工程と、

前記第 2 の導電型の半導体シェルに接触する第 1 の電極層を形成する工程と、

前記半導体ナノワイヤコアに電氣的に接続する第 2 の電極層を形成する工程と、
を更に含むことを特徴とする請求項 1 9 に記載の製造方法。

【請求項 2 4】

前記第 1 の導電型は n 型を含み、

前記第 2 の導電型は p 型を含み、

前記支持体は、基板の上の n - GaN 又は n - AlGaIn の n 型半導体バッファ層を含み、

前記半導体ナノワイヤコアは、n - GaN ナノワイヤコアを含み、

前記活性領域量子ウェルシェルは、GaN 障壁シェルの間の InGaIn シェルを含み、

前記第 1 の電極層は、透明導電性酸化物 (TCO) を含む

ことを特徴とする請求項 2 3 に記載の製造方法。

【請求項 2 5】

前記活性領域量子ウェルシェルは、前記谷に配置された低濃度インジウム領域よりも少なくとも 5 原子パーセント多いインジウム含有量を有する前記山に配置された高濃度インジウム領域を含む In (Al) GaIn 半導体シェルを含む

ことを特徴とする請求項 1 9 に記載の製造方法。

【請求項 2 6】

前記活性領域量子ウェルシェルは、前記高濃度インジウム領域が 1 0 原子パーセントよりも多いインジウムを含み、前記低濃度インジウム領域が 1 0 原子パーセント未満のインジウムを含む InGaIn 半導体シェルを含むことを特徴とする請求項 2 5 に記載の製造方法。

【請求項 2 7】

高濃度インジウム領域は 1 5 ~ 3 0 原子パーセントのインジウムを含み、前記低濃度インジウム領域は 1 ~ 5 原子パーセントのインジウムを含むことを特徴とする請求項 2 6 に記載の製造方法。

【請求項 2 8】

前記LEDは、495～590nmのピーク発光波長又は591～650nmのピーク発光波長を有することを特徴とする請求項27に記載の製造方法。

【請求項29】

前記LEDは約520nmのピーク発光波長を有し、前記高濃度インジウム領域は約20原子パーセントのインジウムを含むことを特徴とする請求項28に記載の製造方法。

【請求項30】

前記LEDは約610nmのピーク発光波長を有し、前記高濃度インジウム領域は約30原子パーセントのインジウムを含むことを特徴とする請求項28に記載の製造方法。

【請求項31】

基板の表面から垂直に延びる半導体ナノワイヤコアを形成する工程と、

前記半導体ナノワイヤコアの周囲に配置された、垂直な表面である{10-10}m面と角錐形の傾斜上面である{1-101}p面とを含む中間シェルを形成する工程と、

前記中間シェルの周囲に半径方向に配置された活性領域シェルを形成する工程であって、前記活性領域シェルは、前記活性領域シェルの形成中にその場で一体に形成される高濃度インジウム領域を含むIn(Al)GaN活性領域量子ウェルシェルを含む、工程と、を含む発光ダイオード(LED)デバイスの製造方法であって、

前記活性領域シェルの低濃度インジウム領域よりも少なくとも5原子パーセント多いインジウム含有量を有する高濃度インジウム領域を有し、

前記活性領域量子ウェルシェルの前記高濃度インジウム領域の各々は、少なくとも部分的に前記{1-101}p面に沿って突出する前記活性領域シェルの前記{10-10}m面に沿ったナノメートルスケールの不連続構造を含み、

前記デバイスが発光ダイオード(LED)デバイスを含み、前記活性領域シェルが活性領域量子ウェルシェルを含み、

前記中間シェルは、少なくとも3つの山を有する不均一な表面輪郭形状を有し、

前記少なくとも3つの山の各々は、前記少なくとも3つの山のうち隣接する山から谷によって分離され、

前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に少なくとも2nm延出することを特徴とする製造方法。

【請求項32】

前記中間シェルは、前記活性領域量子ウェルシェルの下部層の障壁シェルを含むことを特徴とする請求項31に記載の製造方法。

【請求項33】

前記中間シェルは、前記活性領域量子ウェルシェルから内側の半径方向に配置された下部層のシェルを含むことを特徴とする請求項31に記載の製造方法。

【請求項34】

前記活性領域シェルの半径方向厚さは、ナノワイヤ軸方向に前記山と前記谷との間で少なくとも15%変化し、

前記ナノワイヤ軸方向の前記活性領域シェルの山から隣接する谷までの離間距離は10～30nmであり、

前記活性領域シェルの前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に3～5nm延出し、

前記活性領域シェルは、前記半径方向に5nmを超える厚さを有し、

ナノワイヤ軸方向の前記中間シェルの山から隣接する谷までの離間距離は10～30nmであり、

前記中間シェルの前記少なくとも3つの山の各々は、隣接する谷から離れる半径方向に3～5nm延出する

ことを特徴とする請求項31に記載の製造方法。

【請求項35】

支持体の半導体表面の上に配置された絶縁マスク層を形成する工程であって、前記半導体ナノワイヤコアを形成する工程は、前記絶縁マスク層の開口部を通り、前記支持体の前

10

20

30

40

50

記半導体表面から実質的に垂直に延出する第 1 の導電型の半導体ナノワイヤコアをエピタキシャル成長する工程を含む、工程と、

前記活性領域量子ウェルシェルの上及び周囲に延出する少なくとも 1 つの第 2 の導電型の半導体シェルを形成する工程と、

前記第 2 の導電型の半導体シェルに接触する第 1 の電極層を形成する工程と、

前記半導体ナノワイヤコアに電氣的に接続する第 2 の電極層を形成する工程と、
を更に含むことを特徴とする請求項 3 1 に記載の製造方法。

【請求項 3 6】

前記第 1 の導電型は n 型を含み、

前記第 2 の導電型は p 型を含み、

前記支持体は、基板の上の n - GaN 又は n - AlGaIn の n 型半導体バッファ層を含み、

前記半導体ナノワイヤコアは、n - GaN ナノワイヤコアを含み、

前記活性領域量子ウェルシェルは、GaN 障壁シェルの間の InGaIn シェルを含み、

前記第 1 の電極層は、透明導電性酸化物 (TCO) を含む

ことを特徴とする請求項 3 5 に記載の製造方法。

【発明の詳細な説明】

【技術分野】

【0001】

この出願は、その全体が参照によって本明細書に組み込まれる 2013 年 12 月 17 日に出願された米国仮特許出願番号第 61/917,046 の利益を主張する。

【0002】

本発明の実施形態は、一般にナノワイヤ発光ダイオード (LED) などの半導体デバイスに関し、特に不均一な活性領域を有するナノワイヤ LED に関する。

【背景技術】

【0003】

ナノワイヤ発光ダイオード (LED) は、プレーナ LED に代わるものとして大きな関心を集めている。従来のプレーナ技術によって製造された LED と比較して、ナノワイヤ LED は、ナノワイヤが一次元の性質を有するため独自の特性を提供し、格子整合の制約が少ないため材料の組み合わせの自由度の改善を提供し、より大きな基板での処理の機会を提供する。

【0004】

本明細書に参照によって全内容が組み込まれる 2012 年 3 月 20 日発行の米国特許第 8,138,493 号は、GaN 系で従来のプレーナ技術を使用して赤外線波長から緑色波長の領域の発光ダイオードを製造することは難しく、その効率は青色発光 LED よりもはるかに低くなると述べている。これは、a) ほぼ $0.4 < x < 0.8$ である $\text{In}_x\text{Ga}_{1-x}\text{N}$ が理論的に安定した材料ではないと予測されるために、赤色波長及び緑色波長の領域で InGaIn 材料の溶解度ギャップが存在すること、及び b) 青色 LED で使用される In 含有量の少ない InGaIn と比較して、In 含有量の多い InGaIn では、LED 構造のプレーナ層の高い固有欠陥密度が、非常に高い程度でフォトニック組み換え効率を低下させること、に起因しうる。第 8,138,493 号特許は、ナノワイヤコアとナノワイヤシェルとの間に、赤外線波長から緑色波長の領域で改善された発光を提供する InGaIn 量子ドットを含むナノ構造化 LED デバイスを提供することによって、この問題を解決する。一例として、そのようなナノ構造化 LED デバイスは、GaN 系シェルに埋め込まれた GaN 及び InGaIn 量子ドットから形成されるナノワイヤコアを含む。

【発明の概要】

【0005】

本発明の一実施形態は、発光ダイオード (LED) デバイス及びその LED デバイスを製造する方法を提供する。デバイスは、半導体ナノワイヤコアと、半導体ナノワイヤコアの周囲に半径方向に配置された In(Al)GaN 活性領域量子ウェルシェルと、を含む

10

20

30

40

50

。一実施形態において、活性量子ウェルシェルは、同じシェルの低濃度インジウム領域よりも少なくとも5原子パーセント多いインジウム含有量を有する高濃度インジウム領域を含む。別の実施形態では、活性領域量子ウェルシェルは、少なくとも3つの山を有する不均一な表面の輪郭形状を有する。少なくとも3つの山の各々は、少なくとも3つの山のうち隣接する山から谷により分離され、少なくとも3つの山の各々は、隣接する谷から半径方向に少なくとも2 nm延出する。

【図面の簡単な説明】

【0006】

【図1】図1は、ナノワイヤLEDの基礎を概略的に示す側方断面図である。

【図2】図2は、バッファ層上のナノワイヤLED構造を概略的に示す側方断面図である

10

【図3A】、

【図3B】図3A及び図3Bは、滑らかで均一な半径方向面の上に活性領域シェルが形成されたナノワイヤLEDデバイスの電子顕微鏡写真の形式的線図である。

【図4】図4は、不均一な半径方向面の上に活性領域シェルが形成され、活性領域シェルが高濃度インジウム領域を含むナノワイヤLEDデバイスを概略的に示す側方断面図である。

【図5A】、

【図5B】、

【図6A】、

20

【図6B】、

【図7A】、

【図7B】、

【図8】図5A、図5B、図6B、図7B及び図8は、図4に示されるナノワイヤLEDデバイスの電子顕微鏡写真の形式的線図である。図6A及び図7Aは、図6B及び図7Bの各々における選択された領域の組成を示す表である。

【発明を実施するための形態】

【0007】

一実施形態において、活性領域シェルが不均一な輪郭形状（例えば、真っ直ぐではない半径方向側壁及び/又は垂直方向の高さの関数として水平方向に不均一な厚さ）を有するように、不均一な表面に活性領域シェルが形成される。この「凹凸」表面は、外側シェルの欠陥（例えば、積層欠陥）を減少させるか又は排除する。

30

【0008】

不均一な面に1つ以上のIn(Al)GaN/(Al)GaN量子ウェルを含む活性領域シェルの形成は、活性領域の形成中に自己組織化によって高濃度インジウムIn(Al)GaN領域（例えば、15～35原子パーセントのインジウムのように10原子パーセントを超えるインジウムを含むInGaN又はInAlGaN領域）が形成される原因となる。それらの高濃度インジウム領域は、領域のインジウム含有量に応じて、長波長スペクトル領域（例えば、緑色から黄色495～590 nmのピーク発光波長領域及び/又は橙色から赤色591～650 nmのピーク発光波長領域）で高輝度、高効率の発光をもたらすと考えられる。

40

【0009】

しかし、活性領域シェルの各部分の間に個別に形成される個別形成量子ドットとは対照的に、高濃度インジウム領域は、活性領域シェルの形成中にその場で一体に形成される。そのため、高濃度インジウム領域は、活性領域量子ウェルシェルに埋め込まれた個別のナノ粒子又は量子ドットではなく、活性領域量子ウェルシェルの一体の部分を含む。例えば、個別のナノ粒子は、多くの場合、周囲の半導体層とは異なる粒子構造及び/又は粒子配向を有し、ナノ粒子と周囲の層の粒子との間の鮮鋭な遷移又は粒子境界を電子顕微鏡写真で見ることができる。これに対し、一体の高濃度インジウム領域は、周囲の活性領域シェルの周囲低濃度インジウム領域と異なる結晶配向を持つとは限らず、鮮鋭な遷移又は粒子

50

境界を有するとは限らない。

【0010】

例えば、約10原子パーセントのインジウムを含有するInGa_N活性領域は、青色スペクトル範囲で約450nmのピーク波長の光を発光し、約20原子パーセントのインジウムを含有するInGa_N活性領域は、緑色スペクトル範囲で約520nmのピーク波長の光を発光し、約30原子パーセントのインジウムを含有するInGa_N活性領域は、赤色スペクトル範囲で約610nmのピーク波長の光を発光する。当然、In(Al)Ga_N活性領域のインジウム濃度は、450～620nmのように約430nmと約650nmとの間の所望の色の発光（例えば、青色、緑色、黄色、橙色又は赤色）を実現するために、15～30原子パーセントのように5原子パーセントと35原子パーセントとの間で変更できる。

10

【0011】

尚、量子ウェル自体が不均一な厚さを有する（すなわち、凹凸のある半径方向量子ウェルシェルである）ならば、高濃度インジウムIn(Al)Ga_N領域は、量子ウェルの下方の不均一な表面を使用せずに活性領域量子ウェルに形成されてもよい。

【0012】

InN($a = 0.354\text{ nm}$)とGa_N($a = 0.319\text{ nm}$)との間の大きな（約10%）格子不整合は、形成後のInGa_N層に構造欠陥を生じることなくGa_N格子に高濃度のインジウムを取り込むことを難しくする。しかし、Ga_N/InGa_Nコア/半径方向シェルナノワイヤのm面（すなわち、垂直方向面）と平行な半径方向量子ウェルなどの、低濃度インジウム（例えば、5～10at%のインジウムのように10原子パーセント以下のインジウムを含む）活性領域In(Al)Ga_N量子ウェルに高濃度インジウムIn(Al)Ga_N領域を形成することによって、形成後のInGa_N活性領域シェルの構造欠陥を減少させることができる。

20

【0013】

本発明の一実施形態は、In(Al)Ga_N活性領域シェルのナノワイヤの長さに沿ってインジウムの成膜を向上させるために、m面に沿って一連のナノメートルスケールの不連続構造を含む。これは、m面と平行な真っ直ぐの量子ウェル面が維持される代わりに、m面に沿ってナノメートルスケールの山（高濃度インジウム領域を含む）と、谷（低濃度インジウム領域を含む）とから構成される「凹凸」表面となる。例えば、この「凹凸」表面では、m面と平行である活性領域量子ウェルの垂直部分から、斜めのp面、10-11、に沿って少なくとも部分的にナノスケールのフィーチャーが突出する。

30

【0014】

ナノテクノロジーの分野では、ナノワイヤは、横寸法（例えば、円筒形のナノワイヤの場合は直径、角錐形又は六角形のナノワイヤの場合は幅）がナノ単位すなわちナノメートル単位であるようなナノ構造として通常解釈されるが、縦寸法は制約されない。そのようなナノ構造は、通常ナノワイヤ、一次元ナノエレメント、ナノロッド、ナノチューブなどとも呼ばれる。ナノワイヤは約2ミクロンまでの直径又は幅を有してもよい。ナノワイヤの小さなサイズは、独自の物理的特性、光学的特性及び電子的特性を提供する。例えば、量子力学効果を利用する（例えば、量子ワイヤを使用する）デバイスを形成するために、又は格子不整合が大きいために通常は組み合わせできない組成の異なる材料のヘテロ構造を形成するために、それらの特性を利用できる。ナノワイヤという用語が示唆する通り、一次元の性質は細長い形状と関連付けられてもよい。ナノワイヤは種々の断面形状を有してもよいので、直径は有効直径を表すことを意図する。有効直径とは、構造の断面の長軸と短軸との平均である。

40

【0015】

上部、最上部、下部、下方などの言及は、基板が底部に位置し且つナノワイヤが基板から上に向かって延在するように構成される。垂直は基板によって形成される面と直角の方向を言い、水平は基板によって形成される面と平行な方向を言う。この表記法は単に理解を容易にするために導入され、アセンブリを特定の向きなどに限定するなどと考えられる

50

べきではない。

【0016】

本発明の方法において、当該技術で知られている任意の適切なナノワイヤLED構造が使用されてよい。ナノワイヤLEDは、通常、1つ以上のpn接合又はp-i-n接合に基づく。pn接合とp-i-n接合との間の相違は、後者の方が広い活性領域を有することである。広い活性領域は、i領域における再結合のより高い確率を可能にする。動作中に光を発生する活性領域を構成するpn接合又はpin接合を形成するために、各ナノワイヤは、第1の導電型（例えば、n型）のナノワイヤコアと、取り囲む第2の導電型（例えば、p型）のシェルとを含む。本明細書において、第1の導電型のコアはn型半導体コアであると記述され且つ第2の導電型のシェルはp型半導体シェルであると記述されるが、それらの導電型を逆にしてもよいことを理解すべきである。

10

【0017】

図1は、本発明のいくつかの実施形態に従って変更されたナノワイヤLED構造の基礎を概略的に示す。理論上、1つのナノワイヤLEDを形成するために、1つのナノワイヤがあれば十分であるが、ナノワイヤは極小であるので、LED構造を形成するために何百、何千、何万、あるいはそれ以上の数のナノワイヤを並べてアレイとして配置するのが好ましい。説明のため、本明細書では、個別のナノワイヤLEDデバイスは、n型ナノワイヤコア2と、ナノワイヤコア2及び中間活性領域4を少なくとも部分的に取り囲むp型シェル3とを有するナノワイヤLED1から構成されるものとして記述され、中間活性領域4は、1つの真性半導体層又は低濃度不純物添加（例えば、 10^{16} cm^{-3} 未満のドーピングレベル）半導体層を備えるか、あるいはバンドギャップの異なる複数の半導体層から構成される3~10個の量子ウェルなどの1つ以上の量子ウェルを備えてもよい。しかし、本発明の実施形態に関して、ナノワイヤLEDはこの構造に限定されない。例えば、ナノワイヤコア2、活性領域4及びp型シェル3は、多数の層又はセグメントから構成されてもよい。別の実施形態において、コア2のみが2ミクロン以下の幅又は直径を有することによってナノ構造すなわちナノワイヤを含み、シェル3は1ミクロンを超える幅又は直径を有してもよい。

20

【0018】

高速、低電力の電子回路、レーザーやLEDなどの光電デバイスを容易にするそれらの特性のため、III-V族半導体が特に関心を集めている。ナノワイヤはどのような半導体材料を含んでもよく、ナノワイヤに適する材料は、GaAs(p)、InAs、Ge、ZnO、InN、GaInN、GaN、AlGaInN、BN、InP、InAsP、GaInP、InGaP:Si、InGaP:Zn、GaInAs、AlInP、GaAlInP、GaAlInAsP、GaInSb、InSb、Siなどなどを含むが、それらに限定されない。例えばGaPに対して使用可能なドナー不純物はSi、Sn、Te、Se、Sなどであり、同じ材料に対するアクセプタ不純物はZn、Fe、Mg、Be、Cdなどである。尚、GaN、InN及びAlNなどの窒化物の使用が可能になったナノワイヤ技術は、従来の技術では簡単に入手し難かった波長領域の光を発するLEDの製造を容易にする。商業的に特に重要である他の材料の組み合わせは、GaAs、GaInP、GaAlInP、GaPの各系を含むが、それらに限定されない。典型的な不純物添加レベルは $10^{18} \sim 10^{20} \text{ cm}^{-3}$ の範囲である。当業者は上記の材料及び他の材料を周知しており、他の材料及び材料の組み合わせも可能であることを理解している。

30

40

【0019】

ナノワイヤLEDに好適な材料は、III族窒化物半導体（例えば、GaN、AlInGaN、AlGaN及びInGaNなど）又は他の半導体（例えば、InP、GaAs）のようなIII-V族半導体である。LEDとして機能するためには、各ナノワイヤLED1のn側及びp側が接続されなければならないが、本発明は、LED構造のナノワイヤのn側及びp側の接続に関する方法及び組成を提供する。

【0020】

本明細書において説明される例示的な製造方法は、ナノワイヤ製造方法に関連して本明

50

細書に参照によって組み込まれる、例えば S e i f e r t 他の米国特許第 7, 8 2 9, 4 4 3 号で説明されるように、コア - シェルナノワイヤを形成するためにコア上に半導体シェル層を成長させるようにナノワイヤコアを利用するのが好ましいが、尚、本発明はそれに限定されない。

【 0 0 2 1 】

例えば、別の実施形態において、コアのみがナノ構造（例えば、ナノワイヤ）を構成し、シェルは、典型的なナノワイヤシェルより大きい寸法を任意に有してもよい。更に、デバイスは、多くのファセットを含むように形成可能であり、異なる種類のファセットの間の面積比が制御されてもよい。このことは「角錐」形ファセット及び垂直側壁ファセットによって例示される。主要な角錐形ファセット又は側壁ファセットを備えるテンプレート上に発光層が形成されるように、L E D が製造可能である。発光層の形状とは独立して、コンタクト層についても同じことが言える。

10

【 0 0 2 2 】

図 2 は、ナノワイヤの支持体を提供する例示的な構造を示す。ナノワイヤの位置を規定し且つ底部界面領域を確定するために成長マスク、すなわち誘電体マスク層 6（例えば、窒化シリコン誘電体マスク層などの窒化物層）を任意に使用して、成長基板 5 上にナノワイヤを成長させることにより、基板 5 は少なくとも処理中に基板 5 から突出するナノワイヤの支持体として機能する。ナノワイヤの底部界面領域は、誘電体マスク層 6 の各開口部の内側にあるコア 2 の根元領域を含む。基板 5 は、本明細書に参照によって全内容が組み込まれるスウェーデン特許出願第 S E 1 0 5 0 7 0 0 - 2 号（G L O A B に譲渡されている）に記載されるように、I I I - V 族半導体又は I I - V I 族半導体、S i、G e、A l₂O₃、S i C、石英、ガラスなどの異なる材料を含んでもよい。基板に適する他の材料は、G a A s、G a P、G a P : Z n、G a A s、I n A s、I n P、G a N、G a S b、Z n O、I n S b、S O I（S i l i c o n - O n - I n s u l a t o r）、C d S、Z n S e、C d T e などであるが、それらに限定されない。一実施形態において、ナノワイヤコア 2 は成長基板 5 上で直接成長する。

20

【 0 0 2 3 】

好ましくは、基板 5 は、各ナノワイヤ L E D 1 の n 側に接続する電流搬送層として機能するように更に構成される。これは図 2 に示されるように、基板 5 のナノワイヤ L E D 1 に面する面に配置された半導体バッファ層 7、例えば S i 基板 5 上の G a N 及び / 又は A l G a N バッファ層 7 のような I I I 族窒化物層を含む基板 5 を有することにより実現可能である。バッファ層 7 は、通常所望のナノワイヤ材料に適合され、従って製造処理中に成長テンプレートとして機能する。n 型コア 2 の場合、バッファ層 7 も好ましくは不純物添加 n 型である。バッファ層 7 は、単一の層（例えば、G a N）、いくつかの部分層（例えば、G a N 及び A l G a N）、又は、A l 含有量の多い A l G a N から A l 含有量の少ない A l G a N 又は G a N まで漸次変化する傾斜層を含んでもよい。

30

【 0 0 2 4 】

第 7, 8 2 9, 4 4 3 号特許に記載される方法は、支持体上に（例えば、バッファ層 7 上に）成長マスク 6 を設けることを含む。次に、バッファ層を露出させるために成長マスク 6 に開口部が形成される。開口部は、好ましくはその直径及び相対位置の双方に関して十分に制御される。電子ビームリソグラフィ（E B L）、ナノインプリントリソグラフィ、光学リソグラフィ及び反応性イオンエッチング（R I E）又はウェット化学エッチングの各方法を含むが、それらに限定されない当該技術で知られているいくつかの技術をこの手順に使用可能である。好ましくは、開口部は、約 1 0 0 n m のように約 7 5 ~ 1 2 5 n m の直径を有し、0 . 5 ~ 5 μ m のピッチで離間する。開口部は、製造されるべきナノワイヤコア 2 の位置及び直径を規定する。

40

【 0 0 2 5 】

次に、原料の前駆体の流れが連続している C V D 系処理によってナノワイヤコア 2 が成長する。原料の前駆体の流量は、成長ゾーンにおける過飽和度が低くなるように調整される。V 族 / I I I 族比は、1 ~ 1 0 0 の範囲のように 1 0 0 以下であるべきであり、好ま

50

しくは1～50の範囲であり、更に好ましくは5～50の範囲である。尚、このV族/III族比はバルクフィルム成長に使用される比より相対的に低い。言い換えれば、ナノワイヤコア2は、低いV族/III族比で相対的に低い温度（例えば、800未満）で成長する。

【0026】

次に、温度を900～1,200のように800を超える温度に上げ且つV族/III族比をコア成長に使用される比よりも高い値（例えば、200～1,000のように100を超えるV族/III族比）に増加させることによって、コア2上に図1及び図2に示される1つ以上のシェル3、4が成長する。例えば、n-GaNナノワイヤコア2は、アンモニア及びTMG（トリメチルガリウム）ガス原料と任意にドーピング原料ガス（例えば、Mgを含有する原料ガス）とを使用して、MOCVDによって成長されてもよい。コア2の成長中のNH₃の流量は0.2～3.0 sccmであつてもよく、シェル3、4の成長中の流量は50～100 sccmであつてもよい。TMG（トリメチルガリウム）の流量は0.12～1.2 μmol/minの間であつてもよい。

【0027】

必要に応じて、活性領域シェル4を形成する前に、n-GaNコア2上に中間n-GaNシェル8が形成されてもよい。n-GaNシェル8は、高温（900～1,200のように800を超える温度）で、200～1,000のように100よりも高いV族/III族比で形成されてもよい。このシェル8は図3A及び図3Bに示され、滑らかな（すなわち、真っ直ぐの）外側側壁（すなわち、m面半径方向側壁）を有する。

【0028】

一実施形態において、中間n-GaNシェル8の滑らかな半径方向面に量子ウェル活性領域シェル4が形成される場合、図3A及び図3Bに示されるように、活性領域シェル4を取り囲む外側シェル3（例えば、p型GaN及び/又はAlGaNシェル）に、水平方向積層欠陥9であると考えられる複数の欠陥が形成される。

【0029】

従って、図4に示される一実施形態では、活性領域シェル4が不均一な輪郭形状を有し、局所的な高濃度インジウムIn（Al）GaN領域21を有するように、活性領域シェルは不均一な（例えば、「凹凸のある」）表面に形成される。「凹凸」表面は、中間シェル又は活性領域量子ウェルシェル4の下方の障壁層などの、活性領域量子ウェルシェル4の下方（例えば、半径方向内側）の下部層8で始まることが可能である。これは、歪みの修正された表面の活性領域シェル4を形成する。好ましくは、量子ウェル発光の吸収を回避するために、下部層8は活性領域ウェル4よりも低いインジウム含有量を有する（すなわち、下部層8は活性領域量子ウェル4より広いバンドギャップを有する）。例えば、下部層8はインジウムを含まなくてもよく（例えば、GaN又はAlGaNから構成されてもよい）、1～5 at%のインジウムのように10 at%未満のインジウムを有するInGaN又はInAlGaN下部層を含んでもよい。

【0030】

下部層8の凹凸の程度を制御することによって、欠陥を発生することなく更に均質で、インジウム含有量の多い活性量子ウェル層4をその後に成長させることができる。下部層8の凹凸の程度は、温度、MOCVD圧力、MOCVD反応物質の流量及び/又は下部層のIn/Ga比などの成長条件によって制御可能である。例えば、インジウム含有量が増加し、成長温度が低下するにつれて、凹凸の程度は増加する。

【0031】

下部層8の凹凸の程度及び成長条件は、量子ウェル活性領域4の組成を均質な状態からインジウム含有量の少ないIn（Al）GaN量子ウェルに埋め込まれた個別の高濃度インジウム領域の形成へと制御してもよい。量子ウェルの厚さは、以下に説明される山-谷間高さと同様であるか又はそれ未満でもよい。

【0032】

図4には1つの量子ウェル活性領域4が示されるが、多数の量子ウェル活性領域4が形

10

20

30

40

50

成されてもよい。凹凸のGa_{0.9}N又はIn含有量の少ないInGa_{0.9}N又はInAlGa_{0.9}N障壁層で凹凸の量子ウェル4を分離することは、欠陥の量を低減し且つ各量子ウェルが局所的高濃度インジウム領域21を有するナノワイヤの外側シェル8に多数の量子ウェル活性領域4を含む構造の成長を提供する。

【0033】

例えば、下部層8及び/又は活性領域シェル4の不均一な表面又は輪郭形状は、山12から隣接する谷13まで10~30nmの離間距離を有してもよく、山12から隣接する谷13まで3~5nmの深さ(すなわち、厚さの変化)を有してもよい。好ましくは、積層欠陥の発生を回避するために、活性層領域シェル4は5nmを超える厚さを有する。下部層8が15%を超えるインジウムを含有する場合、積層欠陥の発生を回避するために、下部層8は好ましくは5nmを超える厚さを有する。

10

【0034】

本明細書において使用される不均一な表面は、水平方向に沿って半径方向面(すなわち、m面)で少なくとも1つの谷(例えば、くぼみ)13から3~5nmのように少なくとも2nm延出する少なくとも3つの山(例えば、膨出部)12を有する真っ直ぐではない又は滑らかではない(すなわち、凹凸があるか又は粗い)表面を意味する。不均一な輪郭形状は、活性領域シェルの量子ウェルが、真っ直ぐではない半径方向面(すなわち、側壁)及び/又は半径方向(すなわち、水平方向)に沿って垂直方向の高さの関数として不均一な厚さを有することを意味する。不均一な厚さは、活性領域シェル(例えば、量子ウェル)4の半径方向(すなわち、水平方向)厚さがシェル4の異なる垂直方向位置で20~40%のように少なくとも15%変化し、ほぼ平行ではない半径方向側壁を有することを意味する。

20

【0035】

Inを含有する凹凸層(例えば、活性領域シェル)の膜厚を5nmを超えるまで増加させることは、山12には谷13と比較して不均一にインジウムを成膜し、下部層8の山12で、活性領域シェル4に局所的高濃度インジウムIn(Al)Ga_{0.9}N領域21を形成する。図4に示されるように、活性領域シェル4の高濃度インジウム領域21は活性領域シェル4の山22に対応し、高濃度インジウム領域21は、活性領域シェル4の谷23に対応する低濃度インジウム領域24によって分離される。好ましくは、シェル4の高濃度インジウム領域と低濃度インジウム領域との間のインジウム含有量の差は、10~25原子パーセントのように少なくとも5原子パーセントである。

30

【0036】

この結果、ナノワイヤのm面14に電気コンタクトが直接配置された場合、多数の発光ピークを提供できる不均質な活性層4が得られる。図4に示されるように、好ましくは、p型Ga_{0.9}Nシェル3へのp側電気コンタクト16は、シェル3の先端部の傾斜したp平面15に形成され、n側電気コンタクト17は、n型Ga_{0.9}N又はAlGa_{0.9}N基板7を介してn型Ga_{0.9}Nナノワイヤコア2のc面に形成される。従って、ELスペクトルでは、m面14に由来する弱い発光ピークは見られない。従って、有害な積層欠陥を導入することなく、波長の長い緑色、黄色、橙色又は赤色の光を発光するIn含有量の多い材料(例えば、領域21)の体積が増加できる。

40

【0037】

例えば、図5A及び図5Bに示されるように、不均一な表面は、高いV族/III族比を維持しつつ、低温(例えば、800以下)で中間シェル8を形成することによって実現されてもよい。これは、中間シェル8の外側半径方向面10が不均一になる原因となる。次に、中間シェル8の上に活性領域シェル4及び外側p型シェル(又はシェル群)3が形成される。図5A及び図5Bからわかるように、不均一な表面におけるこの成長は、不均一な輪郭形状を有する活性領域シェル4を形成し、外側シェル3の欠陥(例えば、積層欠陥)9を減少させる又は排除する。

【0038】

図5A及び図5Bに示されるように、活性領域シェル4は不均一な厚さを有する。例え

50

ば、量子ウェルを含むシェル4は、場所#5の7.6 nmから場所#3の12.2 nmまでの範囲の厚さを有する。従って、シェル4の半径方向厚さは30%を超えて変化し(すなわち、30~38%)、垂直方向に沿って4 nmを超えて変化する。

【0039】

不均一な表面10での1つ以上のInGaN/GaN量子ウェルを含む不均一な輪郭形状の活性領域シェル4の形成は、活性領域シェルの形成中に局所的高濃度インジウムInGaN領域21が自己組織化によって形成されることを結果として生じる。特に、領域21は活性領域シェル4のより厚い(すなわち、膨出する)領域に形成され则认为られる。図6A及び図7Aは、図6B及び図7Bにそれぞれ示されるナノワイヤLEDの様々な場所におけるAl、Ga及びInの含有量を原子パーセント単位で示す表を示す。図6A及び図6Bに示されるように、InGaN/GaN量子ウェル活性領域4の領域#1、2、3及び7は、17.5~23.9 at% (すなわち、それぞれ20.5、17.5、19.9及び23.9)のように15原子パーセントを超える量のインジウムを含有する。従って、領域#2と領域#7との間で、インジウム濃度は5原子パーセントを超えて(例えば、5~6.4原子パーセント)変化する。領域#4~6はAlGaIn外側シェルに位置し、インジウムを含まず、不定濃度のアルミニウムを有する。

【0040】

図7A及び図7Bに示されるように、InGaN/GaN量子ウェル活性領域4の領域#1、2及び3は、14.1~18.3 at% (すなわち、それぞれ18.0、18.3及び14.1)のインジウムのように14原子パーセントを超える量のインジウムを含有する。従って、インジウム濃度は、領域#2と領域#3との間で4原子パーセントを超えて変化する。領域#4~7はAlGaIn外側領域に位置し、インジウムを含まず、不定濃度のアルミニウムを有する。

【0041】

それらの高濃度インジウム領域21は、緑色波長から黄色波長のスペクトル領域で高い効率で高輝度の発光を示すと认为られる。

【0042】

更に、不均一な表面10での活性領域シェル4の形成は、中間シェル8の角錐形の傾斜上面(すなわち、半極性{1-101}p面)よりも、半径方向面(すなわち、無極性{10-10}m面)における活性領域4のはるかに大きな厚さを結果的に生じると认为られる。中間シェル8のm面の上の活性領域シェル4の半径方向厚さは、デバイスの上面における中間シェル8のp面、10-11、の上の厚さの少なくとも3倍、例えば、3~10倍の厚さになる。これは、同じ量子ウェルのp面、10-11、部分からの発光と比較して、InGaIn量子ウェルのm面部分からの改善された発光のため、LEDデバイスの性能を改善する。従って、量子ウェルのp面、10-11、と比較して量子ウェルのm面を厚くすることは、量子ウェルのp面、10-11、のほうが厚い従来のデバイスと比較して、m平面部分から量子ウェルのp面、10-11、部分よりも高い比の放射が発生することを意味する。

【0043】

図8は、本発明の別の実施形態を示す。本実施形態では、デバイスは3つの中間シェル8A、8B及び8Cを含む。内側の中間シェル8Aはn-GaNシェルを含む。中央のシェル8Bは、不均一な表面を有するn-InGaInシェルを含み、外側のシェル8Cは、不均一な表面を有するn-GaNシェルを含む。活性領域シェル4を成長させる不均一な面を外側中間シェル8の上に形成するために、シェル8B及び8Cの両方は、共に高いV族/III族流量比及び低温(例えば、800 未満)で形成されてもよい。

【0044】

図8に示されるように、活性領域シェル4は不均一な厚さを有する。例えば、量子ウェルを含むシェル4は、場所#4の6.8 nmから場所#3の12.5 nmの範囲の厚さを有する。従って、シェル4の半径方向厚さは、40%を超えて(すなわち、40~45.6%)且つ5 nmを超えて(例えば、5~5.7 nm)変化する。

【 0 0 4 5 】

ナノワイヤLEDに関して本発明を記述したが、電界効果トランジスタ、ダイオード、特に光検出器、太陽電池、レーザーなどの吸光又は発光を含むデバイスのようなナノワイヤを利用する他の半導体デバイスについても任意のナノワイヤ構造で実現できることを理解すべきである。

【 0 0 4 6 】

本明細書で引用されるすべての文献及び特許は、個々の文献又は特許が特定して且つ個別に参照として組み込まれると指示されたかのように参照として本明細書に組み込まれており且つ引用されたそれらの文献と関連して方法及び／又は材料を開示し且つ説明するために本明細書に組み込まれている。どの文献の引用も、本出願の出願日以前に開示されたための引用であり、そのような先行発明があることによって本発明の日付がその文献に先行する権利を持たないことの承認であると解釈されるべきではない。更に、提示される文献の公表の日付は、独自に確認される必要があり実際の公表の日付とは異なる場合もある。

10

【 図 1 】

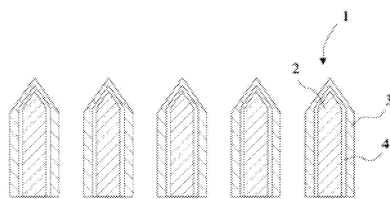


FIG. 1

【 図 2 】

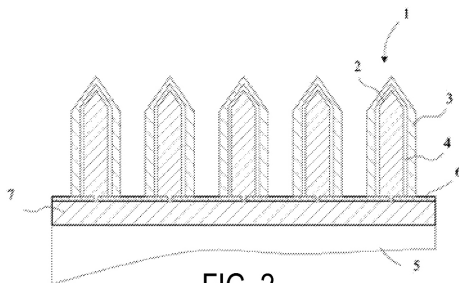


FIG. 2

【 図 3 A 】

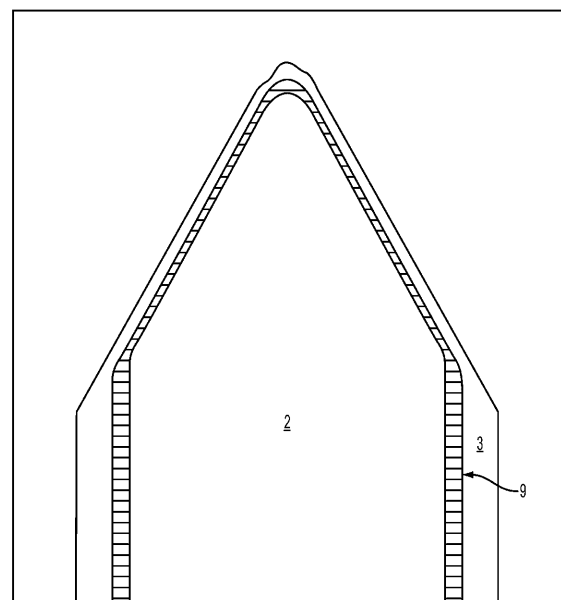


FIG. 3A

【図 3 B】

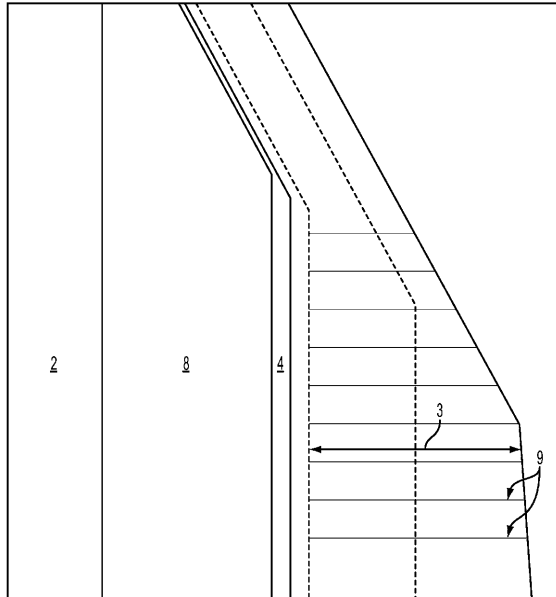


FIG. 3B

【図 4】

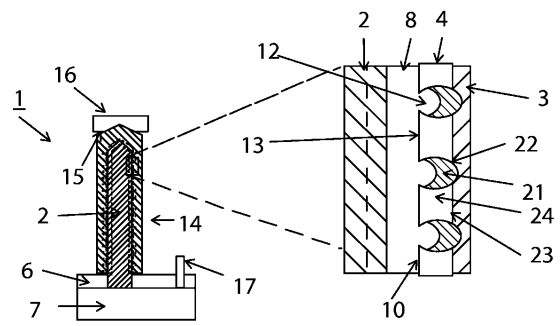


FIG. 4

【図 5 A】

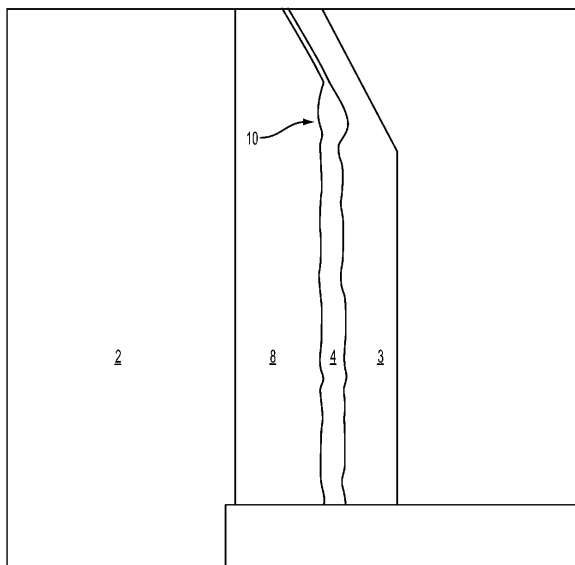


FIG. 5A

【図 5 B】

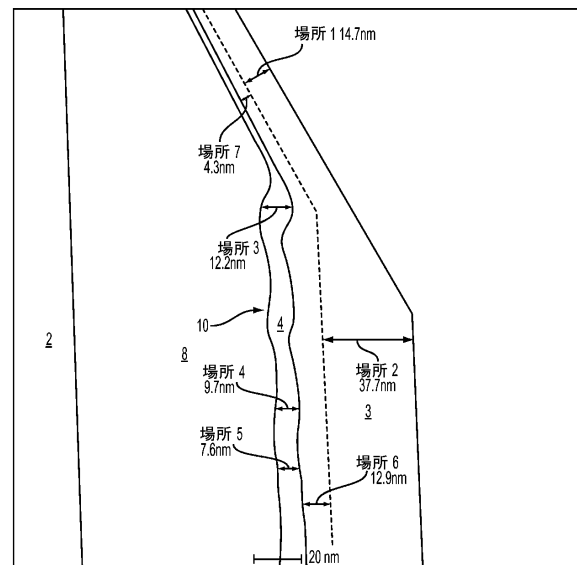


FIG. 5B

【図 6 A】

スペクトル	統計値	Al	Ga	In
1	Yes	2.0	77.4	20.5
2	Yes	0.7	81.9	17.5
3	Yes	0.5	79.6	19.9
4	Yes	31.2	69.1	-0.3
5	Yes	15.1	85.7	-0.8
6	Yes	9.9	90.0	0.1
7	Yes	-0.1	76.2	23.9
平均値		8.5	80.0	11.6
標準偏差		11.6	6.8	11.3
最大値		31.2	90.0	23.9
最小値		-0.1	69.1	-0.8

FIG. 6A

【図 6 B】

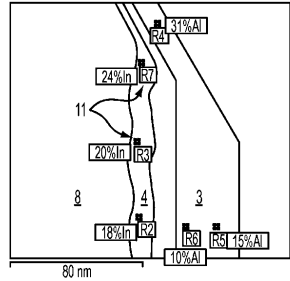


FIG. 6B

【図 7 A】

スペクトル	統計値	Al	Ga	In
スペクトル 1	Yes	0.8	81.2	18.0
スペクトル 2	Yes	1.5	80.2	18.3
スペクトル 3	Yes	7.9	78.0	14.1
スペクトル 4	Yes	40.6	59.6	-0.2
スペクトル 5	Yes	37.1	62.6	0.4
スペクトル 6	Yes	14.5	86.4	-0.9
スペクトル 7	Yes	11.6	88.6	-0.2
平均値		16.3	76.7	7.1
標準偏差		16.2	11.3	9.2
最大値		40.6	88.6	18.3
最小値		0.8	59.6	-0.9

FIG. 7A

【図 7 B】

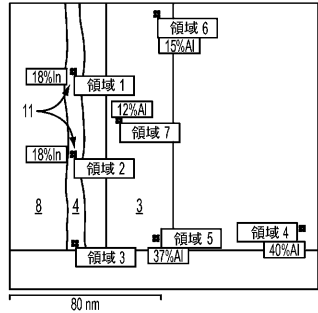


FIG. 7B

【図 8】

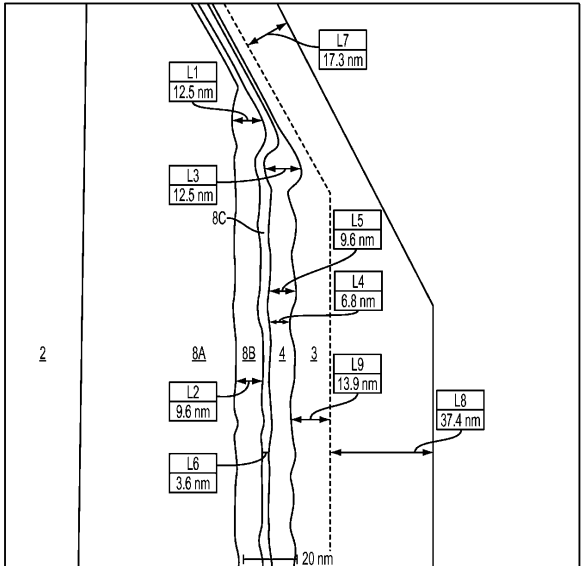


FIG. 8

フロントページの続き

(51)Int.Cl. F I
B 8 2 Y 40/00 (2011.01) B 8 2 Y 40/00

(74)代理人 100134175

弁理士 永川 行光

(72)発明者 ロマーノ, リンダ

アメリカ合衆国 カリフォルニア州 9 4 0 8 9, サニーヴェイル, ボルドー ドライブ 1
2 2 5, グロ ユーエスエイ, インコーポレイテッド内

(72)発明者 イ, サンスー

アメリカ合衆国 カリフォルニア州 9 4 0 8 9, サニーヴェイル, ボルドー ドライブ 1
2 2 5, グロ ユーエスエイ, インコーポレイテッド内

(72)発明者 スヴェンソン, パトリック

アメリカ合衆国 カリフォルニア州 9 4 0 8 9, サニーヴェイル, ボルドー ドライブ 1
2 2 5, グロ ユーエスエイ, インコーポレイテッド内

(72)発明者 ガードナー, ネイサン

アメリカ合衆国 カリフォルニア州 9 4 0 8 9, サニーヴェイル, ボルドー ドライブ 1
2 2 5, グロ ユーエスエイ, インコーポレイテッド内

審査官 高橋 健司

(56)参考文献 特開 2 0 1 3 - 0 0 4 6 6 1 (J P , A)

特開 2 0 0 4 - 2 0 7 6 1 0 (J P , A)

特開平 1 0 - 2 1 5 0 2 9 (J P , A)

特表 2 0 1 1 - 5 2 7 8 2 5 (J P , A)

米国特許出願公開第 2 0 1 2 / 0 2 2 5 5 2 6 (U S , A 1)

米国特許出願公開第 2 0 1 0 / 0 2 7 6 6 6 4 (U S , A 1)

国際公開第 2 0 1 0 / 0 6 2 6 4 4 (W O , A 2)

(58)調査した分野(Int.Cl., D B 名)

H 0 1 L 3 3 / 0 0 - 3 3 / 6 4