

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 6 部門第 3 区分
 【発行日】平成22年7月22日 (2010.7.22)

【公表番号】特表2002-540494(P2002-540494A)
 【公表日】平成14年11月26日 (2002.11.26)
 【出願番号】特願2000-606461(P2000-606461)
 【国際特許分類】

G 0 5 B 15/02 (2006.01)

H 0 4 L 12/40 (2006.01)

【 F I 】

G 0 5 B 15/02 A

H 0 4 L 12/40 Z

【誤訳訂正書】

【提出日】平成22年6月4日 (2010.6.4)

【誤訳訂正 1】

【訂正対象書類名】明細書

【訂正対象項目名】特許請求の範囲

【訂正方法】変更

【訂正の内容】

【特許請求の範囲】

【請求項 1】

インターフェースモジュール (1 0) によって、信号伝送システム (1 5)、又は、C A N バスのような直列方式車両バスシステムに対する、制御装置または調整装置 (1)、又は、A B S , E B D , T C S または E S P のような車両制御システムの電子コントローラのインターフェースを構成するための回路装置において、回路装置が、制御装置または調整装置の現在のプログラム (2) の影響又は拘束を受ける、第 1 の信号表を有する第 1 のメモリ (7) を備え、この第 1 の信号表が、インターフェースを経て信号伝送システム (1 5) に供されるすべての信号を表すためのデータを含んでいることと、回路装置が、制御装置または調整装置の現在のプログラム (2) の影響又は拘束を受けない、第 2 の信号表を有する第 2 のメモリ (8) を備え、この第 2 の信号表が現在のインターフェースを表すための現在のデータを含んでいることを特徴とする回路装置。

【請求項 2】

第 2 のメモリ (8) の外部の信号表内のデータが、メモリ構成装置 (1 4)、又は、外部のプログラムによって容易に変更可能であることを特徴とする請求項 1 記載の回路装置。

【請求項 3】

第 1 のメモリ (7) の第 1 の信号表内のデータの変更が、制御装置または調整装置 (1) に採用されるかまたは制御装置または調整装置 (1) の現在のプログラム (2) で採用されることを特徴とする請求項 1 または 2 記載の回路装置。

【請求項 4】

第 1 のメモリ (7) の第 1 の信号表が、各々の信号について、少なくとも信号の種類、信号の位置および長さ並びに信号の出所に関するデータを含んでいることを特徴とする請求項 1 ~ 3 のいずれか一つに記載の回路装置。

【請求項 5】

第 2 のメモリ (8) の第 2 の信号表が、制御装置または調整装置 (1) の現在のプログラム (2) に関係なく、少なくともインターフェースの初期化、送信されたメッセージの種類と数、信号の種類、メッセージ内の信号の位置と長さ、監視情報、および、第 1 の信号表内のデータへの割り当てに関するデータを含んでいることを特徴とする請求項 1 ~ 4 のいずれか一つに記載の回路装置。

【請求項 6】

第 2 のメモリ (8) が、修正可能なメモリである R A Mメモリ、フラッシュメモリまたは E E P R O Mメモリとして形成されていることを特徴とする請求項 1 ~ 5 のいずれか一つに記載の回路装置。

【請求項 7】

インターフェースが信号伝送システム用のインターフェースモジュール (1 0) によって提供され、かつ適合可能である、信号伝送システム (1)、又は、C A Nバスのような直列方式車両バスシステムに対する、制御装置または調整装置 (1)、又は、A B S , E B D , T C SまたはE S Pのような車両制御システムの電子コントローラのインターフェースを構成するための方法において、制御装置または調整装置の影響又は拘束を受ける第 1 のメモリ (7) 内に、データが記憶され、このデータがインターフェースを経て信号伝送システム (1 5) に供されるすべての信号を表すことと、制御装置または調整装置 (1) の影響又は拘束を受けない第 2 のメモリ (8) 内に、現在のインターフェースを表すデータを含んでいることを特徴とする方法。

【請求項 8】

第 2 の信号表のデータが R A Mメモリ、フラッシュメモリまたはフラッシュセグメントに記憶され、新しいデータをダウンロードすることによって置き換えまたは訂正され、あるいは第 2 の信号表のデータが E P R O Mメモリまたは E E P R O Mメモリのようなメモリモジュールに記憶され、新しいメモリを含むメモリモジュールと交換することによって置き換えまたは訂正されることを特徴とする請求項 7 記載の方法。

【請求項 9】

第 2 の信号表が複数のデータセットを含み、インターフェースを置き換えまたは訂正するために、このデータセットが、選択および更新させられることを特徴とする請求項 7 又は 8 に記載の方法。

【請求項 10】

第 1 の信号表のデータが、メモリ構成装置 (1 4) 又は外部のプログラムによって置き換えまたは訂正され、この変更が制御装置または調整装置 (1) に採用されないかまたは制御装置または調整装置 (1) の現在のプログラム (2) に採用されず、制御プログラムまたは調整プログラム (2) または少なくとも 1 個のプログラム部分の新たなコンパILINGおよび連係の後で初めて、制御装置または調整装置 (1) の現在のプログラム (2) に採用される (オフライン変更) ことを特徴とする請求項 7 ~ 9 のいずれか一つに記載の方法。

【誤訳訂正 2】

【訂正対象書類名】 明細書

【訂正対象項目名】 0 0 1 2

【訂正方法】 変更

【訂正の内容】

【0 0 1 2】

それによって、本発明では、信号表が 2 つの範囲に分割されるかまたは 2 つの信号表が設けられている。すなわち、第 1 の (内部の) 信号表と第 2 の (外部の) 信号表が設けられている。この分離された表範囲または複数の表は分離されたメモリまたはメモリ範囲に付設されている。本発明の効果は実質的に、第 2 のメモリまたはその中に記憶されたデータが、第 1 のメモリと異なり、制御装置または調整装置の現在のプログラムに直接影響又は拘束を受けず、それによって基本的には比較的容易に変更または適合可能であるということにある。