

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】令和2年8月20日(2020.8.20)

【公開番号】特開2018-13781(P2018-13781A)

【公開日】平成30年1月25日(2018.1.25)

【年通号数】公開・登録公報2018-003

【出願番号】特願2017-135155(P2017-135155)

【国際特許分類】

G 09 G 3/3233 (2016.01)

G 09 G 3/20 (2006.01)

【F I】

G 09 G 3/3233

G 09 G 3/20 6 2 4 B

G 09 G 3/20 6 2 2 C

G 09 G 3/20 6 1 1 A

G 09 G 3/20 6 8 0 H

G 09 G 3/20 6 6 0 V

【手続補正書】

【提出日】令和2年7月6日(2020.7.6)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

信号線と、第1の走査線と、第2の走査線と、画素回路と、を有する表示装置であって

、前記画素回路は、発光素子と、第1のトランジスタと、第2のトランジスタと、第3のトランジスタと、容量素子と、を有し、

前記第1のトランジスタのゲートは、前記第1の走査線と電気的に接続され、

前記第1のトランジスタのソースまたはドレインの一方は、前記信号線と電気的に接続され、

前記第1のトランジスタのソースまたはドレインの他方は、前記第3のトランジスタのソースまたはドレインの一方と電気的に接続され、

前記第2のトランジスタのゲートは、前記第1の走査線と電気的に接続され、

前記第2のトランジスタのソースまたはドレインの一方は、前記第2の走査線と電気的に接続され、

前記第2のトランジスタのソースまたはドレインの他方は、前記第3のトランジスタのゲートと電気的に接続され、

前記容量素子の一方の電極は、前記第3のトランジスタのゲートと電気的に接続され、前記容量素子の他方の電極は、前記第3のトランジスタのソースまたはドレインの一方と電気的に接続され、

前記第3のトランジスタのソースまたはドレインの一方は、前記発光素子の一方の電極と電気的に接続され、

前記第1の走査線は、第1の電圧および前記第1の電圧より小さい第2の電圧を出力する機能を有し、

前記第2の走査線は、第3の電圧および前記第3の電圧より小さい第4の電圧を出力す

る機能を有し、

前記第2のトランジスタは、前記第2の電圧によりオフ状態になった後、前記第4の電圧によりオン状態になり、

前記第3のトランジスタは、前記第2のトランジスタがオン状態になった後、前記第4の電圧によりオフ状態になる、表示装置。

【請求項2】

請求項1において、

前記第1乃至前記第3のトランジスタは、チャネル形成領域に金属酸化物を有する、表示装置。

【請求項3】

請求項1または2のいずれかにおいて、

前記発光素子は、有機化合物層を有する、表示装置。

【請求項4】

表示部と、ゲートドライバと、を有する表示装置の駆動方法であって、

前記表示部は、信号線と、複数の第1の走査線と、複数の第2の走査線と、第1の画素回路と、第2の画素回路と、を有し、

前記第1の画素回路および前記第2の画素回路は、それぞれ、発光素子と、第1のトランジスタと、第2のトランジスタと、第3のトランジスタと、容量素子と、を有し、

前記ゲートドライバは、複数の前記第1の走査線に、電気的に接続され、

前記ゲートドライバは、複数の前記第2の走査線に、電気的に接続され、

前記第1の走査線は、前記第1の画素回路が有する前記第1のトランジスタのゲートおよび前記第2のトランジスタのゲートと、前記第2の画素回路が有する前記第1のトランジスタのゲートおよび前記第2のトランジスタのゲートと、に電気的に接続され、

前記第2の走査線は、前記第1の画素回路が有する前記第2のトランジスタのソースまたはドレインの一方と、前記第2の画素回路が有する前記第2のトランジスタのソースまたはドレインの一方と、に電気的に接続され、

前記ゲートドライバは、複数の前記第1の走査線に第1の走査信号を出力する機能を有し、

前記ゲートドライバは、複数の前記第2の走査線に第2の走査信号を出力する機能を有し、

1フレーム期間は、第1の期間と、第2の期間と、を有し、

前記第1の期間において、前記発光素子の発光および階調を制御し、

前記第2の期間において、前記発光素子の消灯を制御する表示装置の駆動方法。

【請求項5】

請求項4において、

前記第1の期間の後に、前記第2の期間を有する表示装置の駆動方法であって、

前記第1の走査信号は、第5の電圧および前記第5の電圧より小さい第6の電圧を与える機能を有し、

前記第2の走査信号は、第7の電圧および前記第7の電圧より小さい第8の電圧を与える機能を有し、

前記第1の期間は、前記第1の走査信号によって前記第5の電圧が与えられ、

前記信号線は、前記第1のトランジスタを介して前記容量素子の一方の電極に信号を与え、

前記第2の走査信号は、前記第2のトランジスタを介して、前記容量素子の他方の電極に前記第7の電圧を与え、

前記第3のトランジスタのソースとゲートの間に、前記容量素子の電極間に与えられた電位差と同じ電圧が与えられ、

前記電位差に応じた電流が前記発光素子に与えられる機能を有し、

前記発光素子に電流が与えられることで、発光および階調を制御し、

前記第2の期間は、前記第1の走査信号に、前記第6の電圧が与えられることで、前記

第1のトランジスタと前記第2のトランジスタをオフ状態に移行し、

前記第2の走査信号は、前記第6の電圧より小さい前記第8の電圧を与え、

前記第2のトランジスタのゲートよりも小さな電圧がソースに与えられることで、前記第2のトランジスタはオフ状態からオン状態に移行し、

前記第2のトランジスタを介して前記第3のトランジスタのゲートに前記第8の電圧が与えられることで、前記第3のトランジスタがオフ状態に移行し、前記発光素子を消灯させることで発光期間を制御する表示装置の駆動方法。

【請求項6】

表示部を有する表示装置であって、

前記表示部は、第1の表示領域と、第2の表示領域と、複数の第1の走査線と、複数の第2の走査線と、複数の第3の走査線と、複数の画素を有し、

前記第1の表示領域と、前記第2の表示領域とは、異なる画像を表示する機能を有し、

前記第1の表示領域と、前記第2の表示領域とは、重なり合う位置に表示を行う機能を有し、

前記第1の走査線は、前記第1の表示領域が有する画素の表示を更新および前記第1の表示領域で発光させるための機能を有し、

前記第2の走査線は、前記第2の表示領域が有する画素の表示を更新および前記第2の表示領域で発光させるための機能を有し、

前記第3の走査線は、前記第2の表示領域が有する画素の表示を更新せずに消灯させるための機能を有し、

前記第1の表示領域は、1フレームの期間において、表示内容をホールドして発光する機能を有し、

前記第2の表示領域は、1フレームの期間において、表示内容をホールドして発光する時間を選択する機能を有する表示装置。

【請求項7】

請求項6において、

前記表示部は、前記第1の表示領域と、前記第2の表示領域とを有し、

前記表示部は、前記画素を有し、

前記画素は、液晶素子を有する画素回路と、発光素子を有する複数のサブ画素回路を有し、

前記液晶素子は、前記第1の表示領域を表示する機能を有し、

前記発光素子は、前記第2の表示領域を表示する機能を有し、

前記第2の表示領域を囲むように、前記第1の表示領域が配置されている、表示装置。

【請求項8】

請求項1乃至3もしくは請求項6乃至7のいずれか一に記載の表示装置と、

タッチセンサと、を有する、表示モジュール。

【請求項9】

請求項1乃至3もしくは請求項6乃至7のいずれか一に記載の表示装置、または請求項8に記載の表示モジュールと、

操作キーまたはバッテリと、を有する、電子機器。