

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成28年12月28日 (2016.12.28)

【公開番号】特開2014-99611(P2014-99611A)

【公開日】平成26年5月29日 (2014.5.29)

【年通号数】公開・登録公報2014-028

【出願番号】特願2013-234825(P2013-234825)

【国際特許分類】

H 0 1 L 23/50 (2006.01)

【 F I 】

H 0 1 L 23/50 K

【手続補正書】

【提出日】平成28年11月11日 (2016.11.11)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

集積回路パッケージであって、

封止部と、

リードフレームとを備え、前記リードフレームの一部は前記封止部の内部に配置され、前記リードフレームは、

前記リードフレーム内に形成され、前記封止部の実質的に内部に配置された第 1 の導電ループと第 3 の導電ループとを形成する、第 1 の導体と、

前記リードフレーム内に形成され、前記第 1 の導体からガルバニック絶縁された、第 2 の導体とを含み、前記第 2 の導体が、前記封止部の実質的に内部において前記第 1 の導電ループの近傍に配置された第 2 の導電ループを形成することにより、前記第 1 の導体と前記第 2 の導体との間に通信リンクを与え、

前記第 3 の導電ループは、前記封止部内において前記第 1 の導電ループと逆方向に巻かれている、集積回路パッケージ。

【請求項 2】

前記第 2 の導電ループが前記第 1 の導電ループに磁気結合されることにより、前記第 1 の導体と前記第 2 の導体との間に通信リンクを与える、請求項 1 に記載の集積回路パッケージ。

【請求項 3】

前記集積回路パッケージが外部磁界に晒されたとき、前記外部磁界に応じて前記第 1 の導電ループ内に誘起された第 1 の雑音信号成分は、前記外部磁界に応じて前記第 3 の導電ループ内に誘起された第 2 の雑音信号成分と逆である、請求項 1 に記載の集積回路パッケージ。

【請求項 4】

前記外部磁界に応じた前記第 1 の導体内の前記第 1 の雑音信号成分と前記第 2 の雑音信号成分との和は、実質的にゼロに等しい、請求項 3 に記載の集積回路パッケージ。

【請求項 5】

前記第 1 の導電ループは反時計回り方向に巻かれており、前記第 3 の導電ループは時計回り方向に巻かれている、請求項 1 に記載の集積回路パッケージ。

【請求項 6】

前記第 1 の導電ループは時計回り方向に巻かれており、前記第 3 の導電ループは反時計回り方向に巻かれている、請求項 1 に記載の集積回路パッケージ。

【請求項 7】

前記パッケージ内に配置され前記第 1 の導電ループに結合された第 1 のボンドワイヤをさらに備える、請求項 1 に記載の集積回路パッケージ。

【請求項 8】

前記パッケージ内に配置され前記第 2 の導電ループに結合された第 2 のボンドワイヤをさらに備える、請求項 1 に記載の集積回路パッケージ。

【請求項 9】

前記パッケージ内に配置され前記第 3 の導電ループに結合された第 3 のボンドワイヤをさらに備える、請求項 1 に記載の集積回路パッケージ。

【請求項 10】

前記第 1 の導電ループおよび前記第 2 の導電ループは実質的に同一の面内に配置されている、請求項 1 に記載の集積回路パッケージ。

【請求項 11】

前記第 1 の導電ループ、前記第 2 の導電ループ、および前記第 3 の導電ループは各々、ひと巻きで構成されている、請求項 1 に記載の集積回路パッケージ。

【請求項 12】

前記封止部は、成形された絶縁材料である、請求項 1 に記載の集積回路パッケージ。

【請求項 13】

前記封止部内に配置された受信回路をさらに備え、前記受信回路は前記第 1 の導体に結合される、請求項 1 に記載の集積回路パッケージ。

【請求項 14】

前記受信回路は、前記封止部内に配置された第 1 の集積回路チップに含まれ、前記第 1 の集積回路チップは前記第 1 の導体に結合される、請求項 13 に記載の集積回路パッケージ。

【請求項 15】

前記受信回路は、前記封止部内の前記リードフレーム上に実装された第 1 の集積回路チップに含まれ、前記第 1 の集積回路チップは前記第 1 の導体に結合される、請求項 13 に記載の集積回路パッケージ。

【請求項 16】

前記封止部内に配置された送信回路をさらに備え、前記送信回路は前記第 2 の導体に結合される、請求項 1 に記載の集積回路パッケージ。

【請求項 17】

前記送信回路は、前記封止部内に配置された第 2 の集積回路チップに含まれ、前記第 2 の集積回路チップは前記第 2 の導体に結合される、請求項 16 に記載の集積回路パッケージ。

【請求項 18】

前記送信回路は、前記封止部内の前記リードフレーム上に実装された第 2 の集積回路チップに含まれ、前記第 2 の集積回路チップは前記第 2 の導体に結合される、請求項 16 に記載の集積回路パッケージ。

【請求項 19】

前記第 1 の導電ループおよび前記第 3 の導電ループは、前記第 2 の導電ループに流れる電流によって生じた変化する磁界により、前記第 1 の導電ループおよび前記第 3 の導電ループ内に誘起された、磁気結合された信号が、付加的なものとなるように、配置される、請求項 1 に記載の集積回路パッケージ。

【請求項 20】

前記第 1 の導電ループおよび前記第 3 の導電ループは実質的に同じ大きさである、請求項 1 に記載の集積回路パッケージ。

【請求項 21】

集積回路パッケージであって、
封止部と、

リードフレームとを備え、前記リードフレームの一部は前記封止部の内部に配置され、前記リードフレームは、前記封止部の内部に配置された第１の導電ループと第３の導電ループとを形成する第１の導体を含み、前記第３の導電ループは、前記第１の導電ループが前記第３の導電ループと異相で結合されるように、前記第１の導電ループに対して相対的に決まる方向に巻かれており、前記リードフレームは前記第１の導体からガルバニック絶縁された第２の導体をさらに含み、前記第２の導体は、前記封止部の内部において前記第１の導電ループの近傍に配置されることによって前記第１の導体と前記第２の導体との間に通信リンクを与える、第２の導電ループを形成する、集積回路パッケージ。

【請求項 ２ ２】

前記第１の導体に結合された第１の受信回路を含む第１の絶縁制御チップと、

前記第２の導体に結合された第１の送信回路を含む第２の絶縁制御チップとをさらに備え、１つ以上の制御信号が前記通信リンクを通して前記第１の絶縁制御チップと前記第２の絶縁制御チップとの間で伝達される、請求項 ２ １に記載の集積回路パッケージ。

【請求項 ２ ３】

前記集積回路パッケージは外部磁界に晒され、前記外部磁界に応じて前記第１の導電ループ内に誘起された第１の雑音信号成分の大きさは、前記外部磁界に応じて前記第３の導電ループ内に誘起された第２の雑音信号成分の大きさに実質的に等しい、請求項 ２ １に記載の集積回路パッケージ。

【請求項 ２ ４】

前記集積回路パッケージは外部磁界に晒され、前記外部磁界に応じて前記第１の導電ループ内に第１の雑音信号成分が誘起され、前記外部磁界に応じて前記第３の導電ループ内に第２の雑音信号成分が誘起され、前記第１の雑音信号成分と前記第２の雑音信号成分を合成したものは実質的にゼロに等しい、請求項 ２ １に記載の集積回路パッケージ。

【請求項 ２ ５】

前記第１の絶縁制御チップは、前記リードフレームの前記第１の導体の上に実装されかつ前記第１の導体に結合される、請求項 ２ ２に記載の集積回路パッケージ。

【請求項 ２ ６】

前記第１の導体および前記第１の絶縁制御チップに結合された第１のボンドワイヤをさらに備える、請求項 ２ ５に記載の集積回路パッケージ。

【請求項 ２ ７】

前記第２の絶縁制御チップは、前記リードフレームの前記第２の導体の上に実装され、前記第２の絶縁制御チップは、前記第２の導電ループに結合され前記第２の導電ループを完成する、請求項 ２ ２に記載の集積回路パッケージ。

【請求項 ２ ８】

前記第２の導体および前記第２の絶縁制御チップに結合された第２のボンドワイヤをさらに備える、請求項 ２ ７に記載の集積回路パッケージ。

【請求項 ２ ９】

前記第１の絶縁制御チップおよび前記第２の絶縁制御チップは、前記集積回路パッケージの、それぞれの外部ピンパッドに、結合される、請求項 ２ ２に記載の集積回路パッケージ。

【請求項 ３ ０】

前記第１の導電ループおよび前記第３の導電ループは、前記第２の導電ループに流れる電流によって生じた変化する磁界により、前記第１の導電ループおよび前記第３の導電ループ内に誘起された、磁気結合された信号が、付加的なものとなるように、配置される、請求項 ２ １に記載の集積回路パッケージ。

【請求項 ３ １】

前記第１の導電ループおよび前記第３の導電ループは実質的に同じ大きさである、請求項 ２ １に記載の集積回路パッケージ。

【請求項 3 2】

集積回路パッケージであって、
封止部と、

リードフレームとを備え、前記リードフレームの一部は前記封止部の内部に配置され、
前記リードフレームは、

第 1 の端部と第 2 の端部とを有する第 1 の導電ループを形成し、前記集積回路パッケージを通過する外部磁界に応じて前記第 1 の導電ループの前記第 1 の端部と前記第 2 の端部との間に第 1 の電圧が誘起され、

前記リードフレームは、さらに、

第 3 の端部と第 4 の端部とを有する第 2 の導電ループを形成し、前記集積回路パッケージを通過する外部磁界に応じて前記第 3 の端部と前記第 4 の端部との間に第 2 の電圧が誘起され、前記第 1 の導電ループは、前記第 2 の導電ループに、前記第 1 の端部と前記第 2 の端部との間の前記第 1 の電圧が前記第 3 の端部と前記第 4 の端部との間の前記第 2 の電圧と合成されて実質的に相殺されるように、結合される、集積回路パッケージ。

【請求項 3 3】

前記外部磁界が前記第 1 の導電ループの面を通過する方向は、前記外部磁界が前記第 2 の導電ループの面を通過する方向と実質的に同一である、請求項 3 2 に記載の集積回路パッケージ。

【請求項 3 4】

前記第 1 の導電ループの面は前記第 2 の導電ループの面と実質的に同一である、請求項 3 3 に記載の集積回路パッケージ。

【請求項 3 5】

前記第 1 の導電ループの前記第 2 の端部は前記第 2 の導電ループの前記第 4 の端部に結合され、前記第 1 の端部と前記第 3 の端部との間で前記外部磁界に応じて誘起された合成電圧は、実質的にゼロである、請求項 3 2 に記載の集積回路パッケージ。

【請求項 3 6】

前記第 1 の導電ループおよび前記第 2 の導電ループは、受信機回路に結合される、請求項 3 2 に記載の集積回路パッケージ。

【請求項 3 7】

信号磁界が前記第 1 の導電ループの面を通過する方向は、信号磁界が前記第 2 の導電ループの面を通過する方向と実質的に逆である、請求項 3 2 に記載の集積回路パッケージ。

【請求項 3 8】

第 3 の電圧が、前記信号磁界に応じて前記第 1 の導電ループの前記第 1 の端部と前記第 2 の端部との間に誘起され、第 4 の電圧が、前記信号磁界に応じて前記第 2 の導電ループの前記第 3 の端部と前記第 4 の端部との間に誘起される、請求項 3 7 に記載の集積回路パッケージ。

【請求項 3 9】

前記第 1 の導電ループの前記第 2 の端部は前記第 2 の導電ループの前記第 4 の端部に結合され、前記第 1 の端部と前記第 3 の端部との間で前記信号磁界に応じて誘起された合成電圧は、前記第 3 の電圧と前記第 4 の電圧の和に実質的に等しい、請求項 3 8 に記載の集積回路パッケージ。

【請求項 4 0】

前記第 1 の導電ループは前記第 2 の導電ループと異相で結合される、請求項 3 2 に記載の集積回路パッケージ。

【請求項 4 1】

前記第 1 の導電ループの前記第 1 の端部と前記第 2 の端部とに結合されて前記第 1 の電圧を受け、かつ前記第 2 の導電ループの前記第 3 の端部と前記第 4 の端部とに結合されて前記第 2 の電圧を受ける、算術オペレータ回路をさらに備え、前記算術オペレータ回路は、前記第 1 の電圧および前記第 2 の電圧に対して算術演算を実行するように、結合される、請求項 3 2 に記載の集積回路パッケージ。

【請求項 4 2】

前記算術オペレータ回路は、前記第 1 の電圧および前記第 2 の電圧に対して減算を実行するように、結合される、請求項 4 1 に記載の集積回路パッケージ。

【請求項 4 3】

第 3 の導電ループをさらに備え、前記第 3 の導電ループは前記封止部の内部において前記第 1 の導電ループの近傍に配置されることにより前記第 1 の導電ループと前記第 3 の導電ループとの間に通信リンクを与える、請求項 3 2 に記載の集積回路パッケージ。

【請求項 4 4】

前記第 3 の導電ループに結合された送信機回路をさらに備える、請求項 4 3 に記載の集積回路パッケージ。

【請求項 4 5】

前記第 1 の導電ループおよび前記第 2 の導電ループは実質的に同じ大きさである、請求項 3 2 に記載の集積回路パッケージ。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 2 2

【補正方法】変更

【補正の内容】

【0 0 2 2】

送信機 10 2 は、図 1 A に示されるドットによって示されるように、送信機電流 $I_T 116$ が送信機巻線 10 8 に流れ込むように、磁気結合要素 T 1 10 4 の送信機巻線 10 8 に結合される。加えて、送信機巻線 10 8 の電圧降下が、ドットによって示され送信機電圧 $V_T 114$ として示される。磁気結合要素 T 1 10 4 はまた、受信機巻線 110 および消去巻線 112 を含む。図 1 A に示されるように、図 1 A のドットおよび三角形双方によって示される端部である受信機巻線 110 の一端は、受信機 10 6 に結合され、三角形によって示される消去巻線 112 の端部も、受信機 10 6 に結合される。図 1 A に示されるように、ドットおよび三角形のない受信機巻線の端部は、ドットによって示される消去巻線 112 の端部に結合される。受信機 10 6 が受ける電圧は、受信機電圧 $V_R 118$ として示され、対応する電流は、受信機電流 $I_R 120$ として示される。送信機 10 2 は、情報を、送信機巻線 10 8 と受信機巻線 110 と消去巻線 112 との間の磁気結合を通して、受信機 10 6 に送信し得る。送信機 10 2 は情報を電圧信号および / または電流信号として伝えてもよく、受信機 10 6 はこの情報を電圧信号および / または電流信号として受信してもよい。実施の形態において、送信機 10 2 は情報を送信機電流 $I_T 116$ を利用して伝えてもよい。ある例において、送信機 10 2 内の回路は、送信機電流 $I_T 116$ のさまざまな特性を制御することによって情報を受信機 10 6 に伝えてもよい。送信機電流 $I_T 116$ の大きさが変化しているとき、これは、変化する磁界を導体の近傍に生じさせる。実施の形態において、受信機巻線 110 および消去巻線 112 はいずれも導体である。電磁誘導の法則に従い、電圧は、変化する磁界に晒される導体に発生する。したがって、実施の形態において、受信機電圧 $V_R 118$ は、送信機電流 $I_T 116$ の変化によって生じた変化する磁界によって誘起され、結果として受信機電流 $I_R 120$ を生じさせ得る。受信機 10 6 は、送信機が誘起した電圧および / または電流を受けてこの電圧および / または電流を情報と解釈し得る回路を含む。制御されて情報を伝え得る送信機電流 $I_T 116$ の特性は、送信機電流 $I_T 116$ の大きさおよび変化率を含み得る。伝達される信号は、デジタル情報の形態であってもアナログ情報の形態であってもよい。デジタル情報の場合、通信は、2 値信号の形態であっても、より複雑な符号化されたデジタルデータの形態であってもよく、これは当業者には周知であろう。他の通信技術を使用してもよいことが理解されるはずである。他の例において、送信機電流 $I_T 116$ と、結果として誘起される受信機電圧 $V_R 118$ および受信機 10 6 が受ける受信機電流 $I_R 120$ との関係を利用する通信技術を利用してもよい。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0024

【補正方法】変更

【補正の内容】

【0024】

図1Aに示されるように、送信機巻線108内の電流 I_T 116は、ドットで示されるように、受信機巻線110に電流および電圧を誘起し得る。誘起された電流は、ドットで示される受信機巻線110の端部から流れ出る。ドットで示される受信機巻線110の端部から受信機巻線110の他端までの電圧降下がある。送信機電流 I_T 116はまた、ドットで示される消去巻線112に電流および電圧を誘起する。誘起された電流は、ドットで示される消去巻線112の端部から流れ出る。ドットで示される消去巻線112の端部から消去巻線112の他端までの電圧降下がある。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0025

【補正方法】変更

【補正の内容】

【0025】

消去巻線112は、送信機巻線108と、異相で磁気結合される。図1Aに示されるように、消去巻線112のドットの位置と、送信機巻線のドットの位置は、それぞれの巻線において、逆の場所にある。しかしながら、送信機巻線108は、受信機巻線110と、同相で磁気結合される。送信機巻線108のドットの位置と、受信機巻線110のドットの位置はどちらも、それぞれの巻線において、同一の対応する場所にある。さらに、消去巻線112と、受信機巻線110は、異相で、互いに磁気結合される。図示のように、消去巻線112および受信機巻線110は、示されている例において「数字の8」の形状を構成している。別の言い方をすると、消去巻線112と受信機巻線110は、互いに逆方向に巻かれている。たとえば、消去巻線112は時計回り方向に巻かれてもよく、その場合、受信機巻線は反時計回り方向に巻かれる。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0033

【補正方法】変更

【補正の内容】

【0033】

ある例において、算術オペレータ122は、算術オペレータ122へのさまざまな入力に対して加算、減算、乗算、および除算等の算術演算を多数実行しその結果としての出力を提供し得る回路を含む。さまざまな例において、算術オペレータ122のさまざまな入力および出力は、電流信号、電圧信号、または電流信号および電圧信号双方を、含み得る。ある例において、算術オペレータ122は減算を実行してもよい。図1Bに示される例の場合、受信機巻線110および消去巻線112はいずれも、同相で、雑音巻線113に磁気結合される。このため、算術オペレータ122は、消去巻線112の電圧または電流の大きさを、受信機巻線110の電圧または電流の大きさを減算し、その結果、実質的にゼロの電圧または電流を与える。言い換えると、算術オペレータ122は、受信機巻線110から与えられた信号の大きさを、消去巻線から与えられた信号の大きさを、減算してもよい。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0047

【補正方法】変更

【補正の内容】

【 0 0 4 7 】

図 2 B に示される例の場合、送信機ループ 2 0 8 の送信機電流 $I_T 2 1 6$ は、時計回り方向に流れ、受信機ループ 2 1 0 および消去ループ 2 1 2 双方を通過する磁界を生成する。マーカ 2 4 4 および 2 4 8 は、受信機ループ 2 1 0 および消去ループ 2 1 2 双方から見たときの、送信機ループ 2 0 8 の電流により生じた磁界全体を示す。送信機ループ 2 0 8 に対する受信機ループ 2 1 0 および消去ループ 2 1 2 の配置のため、受信機ループ 2 1 0 は、マーカ 2 4 4 の「X」記号を用いて示される、紙面の奥に向かう磁界全体を経験するのに対し、消去ループ 2 1 2 は、マーカ 2 4 8 のドット記号を用いて示される、紙面から手前に向かう磁界全体を経験する。送信機 2 0 2 と受信機 2 0 6 が、同一の集積回路パッケージ内にあるとき、送信機電流 $I_T 2 1 6$ によって生じる磁界を内部磁界とみなしてもよい。