

(54)

(10),

1

(scalability),

가 (switch)
(media speed)

ISO

1(

ISO
" L1")

2,

3,

가
4

7

L1, L2

ations) 가 가

(organiz

가 가 가 가 가 가 가

가 (IP)
가 IP(Voice over IP; VoIP) (VoFR)가
(QoS) , 1996
(Telecommunication Deregulation Act)
ATM IP
가 가
, 가 (congestion)
(wire speed)
(web caching) , QoS,
(authentication) . QoS
CoS 가
ISDN, T1, E1, OC - 3 OC - 48, xDSL
가
(" NP")
(packet classification) - - (既知)
(packet modification) - - IP, ATM (, IP
TTL(time to live)).
/ (Que/policy management) - - (queuing), - (de - queuing)
(packet forwarding) - - (fabric)
NP , NP
(task)
가 , NP (p
arallel distributed) (pipeline)

가 , (throughput) 가 ,

PC CPU (building block)
NP NP ISO 2 5 IP

(processor - model) NP

가 , 가
ASIC NEV 가 (time - to - market)
NP

2, 3, 4 5
(work group) 1

가

1

1a MAC

2 (a) 2 (d)

3 가

4 가

5 가 (Guided Cell)

6 (Frame Control Information)

7 (Correlator)

- 8 (Command Control Information Format)
- 9 (Addressing Information Format)
- 10 (Structure Addressing) (General Format)
- 11 (Island Encoding)
- 12a (Embedded Processor Complex)
- 12b (Embeded Processor)
- 12c GxH
- 13 (memory complex)
- 14 (Fixed Match; FM)
- 15 (Direct Table) (Data Structure)
- 16 (Prizma)
- 17 CP
- 18 EDS - UP, EDS - DOWN EPC

(教示)

가

(aggregate)

2, 3, 4+
가

가

trol point)

L2, L3 L4+

(box)

(fast - path)

(route discovery)

(Control Point; CP)

. CP

(Transparent Bridging) OSPF
(slow - path)

가
 (broadcast) (multicast) L2 (trunk) ,가 (Virtual) LAN (configure)
 L2 가 (configurable) ,
 (configure)
 가 IP IPX L3 (campus buiding) L2/L3 (mis
 sion critical) (load balancing) 가 (dispatcher)
 L4+ 가 가 (value added feature)
 (CP), 가 CP가
 L2/L3/L4+ 가
 1991 4 16 " " 5,008,878
 (blades)"
 kplane) 가 (bac
 , 3 CP CP (redundancy)가 CP CP
 CP+ , CP 1 - to - 3 CP+ (Media)
 CP+ 1 - to - 4 가
 가
 (fault) , I/O , CP (configuration) 가
 가 CP CP
 가 가 , CP , CP

가

(Switch Blade)가 CP

I/O

가

;

(

가

)

;

가

;

가

;

/

VLSI

2

/

가 가

1 (10)

(inbound)

,

(Downside)"

(Upside)"

가

가

가 (outbound)

가

(Enqueue - Dequeue -

Scheduling UP; EDS - UP; 16),
Mover - UP; SDM - UP; 18),
ASLA; 22)

MAC's - UP(PPM - UP; 14),
(SIF; 20),

A(Data Align Serial Link A; D

B(Data Align Serial Link B; DASLB; 24)

1999 6 11
9/330,968

/

0

DASL

가 VLSI

DASL - A(26), DASL - B(28), SIF(30), SDM - DN(32), EDS - DN(34),

PPM -

DN(36)

S - RAM,

(40),

(Em

bedded Processor Complex; EPC; 12)

(38)

DMU

PMM(14

36)

(38)

(ethernet Physical; ENET PHY), ATM

(F

ramer)

L1

D - RAM

S - RAM

가

가

가 (MAC) (既知) (Silicon Germanium)

VLSI

EDS - UP (Data Store) MAC (normal Dat
 a Frame) 가 (system control Guided Frame) EPC (enq
 ueue) (1). EPC N(N> 1) N
 . 10 (12b) , 10 2 가
 ((Generic Central Handler; GCH)) 가 ((Generic Tree Handler; GTH)) (Lookup Data) . 12a
 , EPC (common instruction memory), (compl
 etion unit), 10 (coprocessor)
 (Classifier Hardware Assist),
 (Ingress and Egress Data Store interface), 10 가 (Web Control),
 (Arbiter) (debug) 가
 (Control Memory Arbiter)

가 (Guided Frame) 가 GCH
 , MAC 가 . MAC IP
 가
 . MIB (response frame)
 가

가 (CHA) 가 . CHA IP
 IPX (CIA)
 (Fixed Match Tree)(2 MAC
 (Longest Prefix Match Tree)(IP 가
 가) (Software Managed Tree)()

(TSE) . TSE

10

(Data Store Coprocessor)
 (match) 8 16- (8 16-), ((8 16-)
 VLAN (overlay) (flag)가 (picocode)
 (content)
 가
 10 - E (Prizma - E Switch)
 가 64
 EDS(34) (Egress DS) , E
 PC (CHA) (C
 ode Instruction Address)
 TSE
 10
 (IP), IP (Checksum) , CRC VLAN , TTL 가(IPX) 8 16-
 IP MAC DA/SA
 가 PMM 가
 EDS 10 MAC(36) ED
 S
 PMM MAC
 (Web)

(, 가 (read - add - write)) .

1024 x 128 RAM , 512 x 128 RAM RAM
 가
 128 - 4 32 - , 8192 .

10 .

(leading zero) , (packing)((hash)), , (sign) , (rich)

2 3 ,

5 7 DDR DRAM , 2M x 16 x 4
 DDR DRAM . DDR DRAM 133 MHz 가 CAS
 266 MHz (strobe) 가 133 MHz ZBT SRAM 128K x 3
 6, 2 x 256K x 18 2 x 512K x 18 가 .

1 (, DS0) 2 (DS0 DS1)
 4 M x 16 x 4 2M x 16 x 4 DDR DRAM(256K 64 -)
 (, DS1) 가 . 2 가 4.57Mbps 2 3 가 2.28 Mbps 2
 133 MHz 266 MHz 가 CAS

2 512 x 128 RAM, 2 1024 x 36 RAM 1 1024 x 64 RAM

(UP) 2048 64 - .

X), CRC / VLAN , VLAN , TTL 가/ (IP, IP
 MAC DA/SA /

(mirroring) 1 1 가
 (system designated observation port) 가 (direct)

4 (macro) . 1 가 10/100
 10 10/100 Mbps

MAC 1 1000 Mbps MAC .

1a MAC 3 (mu
 Itiport) 10/100 Mbps (Fenet), 1000 Mbps (Genet) (Physical Coding Sublay
 er; PCS)

10/100 MAC :

10

10 Mbps 100 Mbps 10 (mix) 가 .

MAC (Time Division Multiplex) 10 .

(full - duplex)/ (half - duplex) .

IEEE 802.3 (Binary Exponential Backoff) .

1000 Mbps MAC :

가 (GMII) PCS .

PCS TBI(8b/10b) .

IBM PCS (signalling) .

1000 Mbps :

8b/10b .

IEEE 802.3z PMA , IEE 802.3z PMA

MAC() PMA(2) .

2 (Auto - Negotiation) .

2 .

MAC .

COMMA 's (10) , (word sync) .

8b/10b (disparity) .

2 (a) 2 (d) . DASL

. DASL . ,

2 (a) (wrap configuraton) .

(wrap) .

2 (b) 2
 2 DASL , 1 DASL DASL
 가 DASL

2 (c) 가

2 (d) (backup) 가
 가 , 가 가
 (CP) (configuration service) CP 3가 CP

CP (remote)
 SDRAM), , PCI , CP L1 17 (,

18 EDS - UP, (MGT) EDS - DOWN(DN)
 . U - (CB)

PMM : MAC(FEnet, POS, GEnet) , PHY

UP - PMM : PHY 가 UP - EDS (FISH)(16)
 . PMM 4 DMU가 , 1 GEnet 10 FEnet

UP - EDS : UP - PMM 가 UP - (RAM)
 40 가 EPC . EPC가
 , UP - EDS (Target Port Queue) UP - SDM
 . UP - EDS , UP - SDM
 (free pool) /

EPC : PowerPC
 (, ,) . EPC
 가

UP - SDM : PRIZMA
 VLAN

UP - SIF : UP - DASL , I/O

DN - SIF : DN - DASL , I/O PRIZMA

DN - SDM : PRIZMA (reassembly)

DN - EDS :

() , EPC , EPC , DN - EDS ,

DN - PPM

DN - PPM : DN - EDS

, POS PHY

SPM :

, 3 I/O

가

(PHY, LED, FLASH)

가

SPM

, SPM

1) PHY

2) UP - PMM

3) UP - PMM UP - EDS ((fish)).

4) UP - EDS가 UP - DS

5) UP - EDS가 EPC

6) EPC가 UP - EDS

7) UP - EDS UP - PMM

8) 가 가 , UP - EDS가 UP - SDM

9) UP - SDM PRIZMA

10) UP - SDM UP - SIF

11) UP - SIF가 DASL PRIZMA

12) 가 UP - EDS가 /

1) DN - SIF가 PRIZMA

2) DN - SDM

3) DN - EDS가

4) DN - EDS가 DN - DS

5) 가 , DN - EDS가 EPC

6) EPC가 DN - EDS

- 7) DN - EDS가 ()
- 8) DN - EDS가 PCB .
- 9) DN - EDS가 PCB " (unravel)" DN - PMM .
- 10) DN - PPM () PHY .
- 11) 가 , DN - PMM DN - EDS DN - EDS .

- 1) UP - DS DN - DS EPC .
- 2) EPC .
- 3) EPC가 EDS .
- 4) .
- CP

- 1) 가 가 (Guided Frame) .
- 2) 가 가 GCH .
- 3) GCH 가 (Rainier) .
- 4) GCH가 GTH .
- 5) GTH가 가 .
- 6) (acknowledgement) 가 CP .

- 1) 가 .
- 2) 가 .

. 2 가 40 (2 (a))
 가 IBM (DASL) (2 (b)) 80
 가 DASL 440 Mbps . 2 8 2 3,5 Gbps
 (8 x 440 Mbps) . 2 (c) 2 (d) ,
 IBM - E .
 3.5 Gbps DASL 2 ,
 , - (wrap - backpath)(2 가 , 2 (b)),
 (2 (d)) .

(end system) 가 , 80 - n) (, 40) (high) (low)

10 10/100 Mbps 1000 Mbps

EEPROM 가 (encapsulated) (2) 가
 DASL 가

가 (CP) (Guided Cell) 1998 3 3 "
 / " 5,724,348

가 CP CP 가 CP
 (MAC) 가 CP (U-DS) 가
 (route) CP CP 가
 , 가 , 가

CP 가 (Guided Traffic) (DA) (SA)
 MAC(ENet MAC) EPC 가
 DA SA가 EPC (self routing) , MAC
 . 가 (value) E_Type_C

CP 가 CP 32 3
 (big endian) . 가 , CP
 가 (GCH) DA, CP MAC MAC
 SA, 가 , 가
 Enet MAC E_Type_C
 , Enet MAC DA, SA
 Enet MAC 16
 가 가 (0)
 (1, 2, ..., 15)
 U_DS
 16 0
 가 (1, 2, 3) 가 가 가
 (free pool)

(10) 가 가 4 . Enet MAC 가 Enet MAC . 가

GCH U_DS (General Control; GC) (EDS) GC .

CP (6) 가 GCH 가

, GCH (Frame Control Block; FCB) TB 가

ade Start of Frame; TB_SOF) TB , EDS가 (Target BI

TB_SOF .

, GCH 가 / (up/down) , GCH

(6) . 가 FCB TB 가 TB EDS가 TB

_SOF , GCH 가 가 가 (Command)

가 , ack/ \overline{noack} '0'b ,

가 . 가 .

ack/ \overline{noack} '1'b , early/ \overline{late} '1'b , 가 가

가 My_TB TB Early_Ack 가

N TB Early Ack 가 FCB TB LA

(LAN_CP_Addr) TB EDS가 가

TB_SOF 가 CP 가

가 , ack/ \overline{nocak} '1'b early/ \overline{late} '0'b , resp/ \overline{req} , 가

가 '1'b , TB My_TB , 가

가 (CP LAN_CP_Addr) EDS가 FCB TB

TB_SOF

TB_SQF EDS (Switch Data Mover; SDM)
 FCB . S

DM 가 EDS가 GC D - DS

GC GT (pressure) 가 가 .

GCH gth/ \overline{gch} . gth/ \overline{gch} '0'b , 가 GT . ,

. resp/ \overline{req} 가 '1'b 가 , 가 가 CP . CP
 EPC

resp/ \overline{req} 가 '0'b 가 , CP LAN_CP_Add
 r TB MY_TB(My Target Blade) .

CP up/ \overline{down} . up/ \overline{down} '1'b , U_DS GCH
 Wrap TP . up/ \overline{down} '1'b가 , (GCH Gth) 가
 가 . 가
 ack/ \overline{noack} '0'b , 가 . 가

ack/ \overline{noack} '1'b early/late '1'b , 가 가
 TB My_TB Early Ack 가 . 가
 가 CP , CP Early Ack 가 (wrap) . 가

CP 가 D_DS U_DS Early Ack 가 CP GC
 , GCH , U_DS (wrap - back) . GCH
 FCB TB LAN_CP_Addr TB , resp/ \overline{req} '1'b 가 EDS . EDS
 TB_SOF CP . TB_SOF . EDS

SDM 가 CP
 GCH 가 resp/ \overline{req} '1'b 가 GC . ,
 가 CP 가 CP
 CP .

, $\overline{ack/noack}$ '1'b early/late '0'b , 가 , 가 가
 $\overline{resp/req}$ '1'b , TB My_TB , 가 가
 . 가 , 가 CP , 가 CP
 . Wrap 가 가 D_DS U_DS GC
 . CP . U_DS , FCB TB LAN_CP_Addr
 , $\overline{resp/req}$ '1'b 가 . GCH TB_SOI
 TB CP . TB_SOI EDS EDS . SDM FCB
 CP . SDM 가
 $\overline{resp/req}$ '1'b GC , GCH 가 D_DS resp
 가 CP 가 CP CP .
 GCH 가 TB 가 '0000'h 가 , GCH
 '0000'h . CP My_TB
 '00'h 가 가 (Write Guided Command) TB '00
 My_TB
 EPC 가 (Unsolicited) 가
 가 (acknowledgeme
 nt) (, $\overline{ack/noack}$ = '0'b) EPC 2 (G
 CH GTH) GCH GTH
 가 CP EPC 가 D_DS
 . CP GC GT .
 EPC CP (, $\overline{resp/req}$ = '1'b TB = My_TB)
 CP .
 가 D_DS U_DS . CP
 가 EPC . D_DS
 Wrap 가 U_DS GC . $\overline{resp/req}$
 '1'b 가 LAN_CP_Addr TB CP . resp
 $\overline{resp/req}$, GCH 가 TB
 GC GCH (r
 . $\overline{resp/req}$ = '0'b gth/ \overline{gch} = '1') GT ($\overline{resp/req}$ = '0'b gth/ \overline{gch} = '0')
 CP . U_DS
 GC D_DS
 . 5 가

. 4 가 0 가 .

가 (self - routing) 가 CP ,
 가 FCB 가 (Leaf Page field)
 FCB SDM . GCH 가 FCB
 FCB CP
 . 가

6 :

resp/ \overline{req}

(Response) (Not Request) () 가

0

1

ack/noack

(Acknowledgement) (No Acknowledgement) . GCH 가 가
 (ack) (noack) . 가

0 (No Acknowledgement)

1 (Acknowledgement)

early/ \overline{late}

(Early) (Late Acknowledgement) . (ack/ \overline{noack} = '1'b) 가
 (early) (late) . ack/ \overline{noack} = '0'b

0가

1가

neg/ \overline{ali}

0'b 가 (Negative Acknowledgement) (Acknowledgement All) . ack/ \overline{noack} 가 '1'b 가

0ack/ \overline{noack} = '1'b 가 early/ \overline{late}

1 가 . ack/ \overline{noack} early/ \overline{late}

up/ \overline{down}

/ sp/ \overline{req} 가 '1'b 가 up/ \overline{down} '0'b 가 up/ \overline{down} '0'b . GTH re

0

1

gth/ \overline{gch}

가 . 가

0 GCH

1GTH

TB

. resp/ \overline{req} 가 '0'b , '0000'h , 가 . 가
 . TB '1'b
 . resp/ \overline{req} 가 '1'b , My_TB

가 CP 1 (correlator) (7). 가

가 GCH 가 가

8

(Length Value) : 가 (Cmd Word 0), (Cmd Word 1),
 (Cmd Word 2+) 32

: 가 CP GCH . GCH

가 가 가 (End Delimiter Guided Command) , 가

가 ()

End_Delimiter0000가

Build_TSE_Free_List0001 (free)

Software_Action0010

Unsolicited0011EPC

Block_Write0100

Duplicate_Write0101

Read resister0110

0111

Insert_Leaf1000

Update_Leaf1001

Read_Leaf1010 Leaf

1011

Delete_leaf1100

1101 - 1111

가 가 9

(label) 가 .

(CHA) : - (up - frame) ,
. CIA

GxH . - , CIA .

" " : GxH :
. N " (FishPool)

1 가 .

(WEBWatch) : WEB GxH . GxH
GxH가 (configuration) 가
3 IO

(Single Step Control) : GCH 가 GxH
가 GCH

Power PC (embedded general purpose processor).

4 GxH (12 (b)) .

(General Data Handler; GDH). 8 GDH가 . GDH 5 가
CLP 가 . GDH

가 (GCH). GCH GDH 가 . ,가 GCH
GCH가 (CLP_Ena) 가 . GCH GDH (GDH 가)
. GCH 가 ,
CP / GCH
GCH , GDH

(General Tree Handler; GTH). GTH , (rope) 가
가 . GTH GPQ ()

PowerPC (GPH). GPH GDH GTH 가 가 . GPH (M
mailbox) (i/f) (General Purpose Processor)

GxH (10) " (best - guess)" GxH 가 GxH가
 가 (silicon area) (GxH 가 가).

GxH 12c 가 . GxH (GPR) (Arithmetic Logic Unit;
 ALU) 가 CLP , 5 가 .

(DS) (DS (FishPool) 가 . ()
 sub - island) . DS (FishPool) 가 .

(TSE). TSE , (TSM) .

FCB 가 . 가 FCB
 가 256 ,
 . FCB 가 ,
 FCB .

/ 가 .
 (Checksum) . () .

) 66/34(, 가 . 2 2 가 : , 50/50(, 가
 2 가) .

- . , (popping) 가
 . (1 , 2 3 가)가
 가 ,
 (hardware classifier) . ,

가 GQ , 가 가 ,
 , GQ . 4가 GQ가 (12b
 ,) .

GCQ : GCH .
 GTQ : GTH .
 GPQ : GPH .
 GDQ : GDH(가 가 GCH/GTH) . GDQ
 , 가 , GDQ가

, 4가 (GxH)가 (12b).

(GDH). GDH

가 (GCH). GDH 가 ,가 GCH 가 (GDH . GCH가 가 (CLP_Ena) 가 (GDH 가).

(GTH). GTH GDH/GCH 가 가 . . GTH GPQ ()

PowerPC (GPH). GPH GDH/GTH 가 가 . GPH (Mailbox i/f) PowerPC

H , GCH, GTH GPH . , GCH GP . GCQ, GTQ GPQ 가 .

:

(Prizma Atlantic)

ion) (configuration informat

(8 /), (8 /)

/ , 16

8 , 128 8 가 . CLP 7 - (0 .. 127) 가 (, 4) 126, 127, 0 가 16 - 32 - 가 , 126 3

(PortConfigMemory) N 가 . N 4, 0 (unicast) 2, , N 4,

(wrapping) , (boundary) 0

가 10 EPC GxH (WEB Watch) EPC GxH

가 (EPC, 12a)

(TSM)

가 (free lis

t), (queue - control - block)

(default) 가

13 (TSM) (G

xH) . TSM 10 5 SRAM, 1 DRAM 7 DRAM

) (Request Control Unit)(GxH

GxH가 13

(GxH)

SRAM (GxH) SRAM

DRAM (GxH) DRAM

" - (back - door)" 가

가

DRAM 2가 :

TDM . DDRAM 4 (bank)

4 , 4

. DDRAM TDM) 가 DDRAM , I

O()

TDM . DDRAM 4

, A C

TSM N 가 가

, (round - robin) 가

M N (homogeneous) :

(DDRAM 4)

M

가 가

operation) N 가 가 (read - add - write) , (atomic o

M ansparent) 가 (tr

MAC IP IP (bit - pattern) (Key) (Leaf) () 가

(FM, LPM SMT) (fixed match), (largest prefix match)가 가 (criterium) (VectorMask) (Roping), (latch)

FM 14 (hash) (Direct Table; DT) (Patte rn Search Control Block; PSCB) (walk) (14) (chain) 가 3 가 (Fixed Match) (Patricia Tree) (input Key) 가 가 (ch " (end) OK가 KO가

(Key) : (128) (/) TSE가 TSE가 (bash) 가 가 (, 2 가)

(KeyLength) : (7)

LUDefIndex : (8) LUDefTable . LUDefTable

TSRnr : (1). (Tree Search Result) 0(TSR0) TSR1 .
 TSRnr . TSE가 , TSR

VectorIndex : (6). (VectorMask) 가 , (VectorIndex)

14 " " , 가 6 (.
 가 " 가 가). LUDefTable .
 (hash function) 128 , (depth)

14 (color)가 , 16 가 128 (.
 N (2^N) 가 , 16
 (DT) 가 N

. DT (DTEnt) . DT . DT N
 LUDefTable 가 (root)
 (extension) 가 LPM SMT 가 FM ,

8 DT 가 15 (, PSCB) DT (tra
 de - off) , DT 가

15 , DT .
 (empty). DT

. DT . DT . DT .

PSCB . DT . DT .
 09/312,148
 " (Choice) " (set) " " (univers
 e of rule) (IP) , (metric) 가

IP, (Rule) (SA), (DA), (SP), (DP) (P). 32, 32, 16, 16 8
 , 104 가 104
 (inequality)
 (mapping) (Key) (
) (full rule test) (lattice of test) (compare)

(1 가 2) , 1, 2, 3, ..., ,)
 가 (가)

(the longest Prefix Matching) 5,787,430
 () ; 가 2
 () 2 (tree-like)
 ; 가
 1 ; 가 가
 가

16
 2 - (parallel - to - serial) 가 ,
 DASL (Serializer)/ (Deserializer) 가 . DASL(Data Align Serial Link)

1 DASL
 (aggregate)

16 , (11), (15, 15 - 1, ..., 15 - k)
 (13, 13 - 1, ..., 13 - k) (17, 17 -
 1, ..., 17 - p)

25 - q) (21, 21 - 1, ..., 21 - q 23, 23 - 1, ..., 23 - r) () (25, 25 - 1, ..., ()
 WS), (LAN)(LAN), (Integrated Services Di
 gital Network) (ISDN), (circuit switched) ((1
 3 17) (LA) (SA) 가 .

() 가 (가
 가) .
 (depacketization) .

RAM 가 k (k) .
 (slice) (p 가) .

DASL 1999 6 11 09/330,968 . DASL
 CMOS ASIC ,

DASL N n ; (n N
); N ;

(57)

1.

가

2

가 ,

2

,

- 5 - ,

가 ,

가

,

, / - /

. - ,

/

2

4.

1 3 , /

가 .

5.

1 4 ,

1 4

6.

5 ,

가 , 가

7.

1 4 ,

,

(backplane) ,

,

1 4

8.

7 , .

9.

7 , 1
4

10.

,

가

-
-

가

/

가

-

가
가

가

가

-

11.

10 , 가
가

(end delimiter) 가

12.

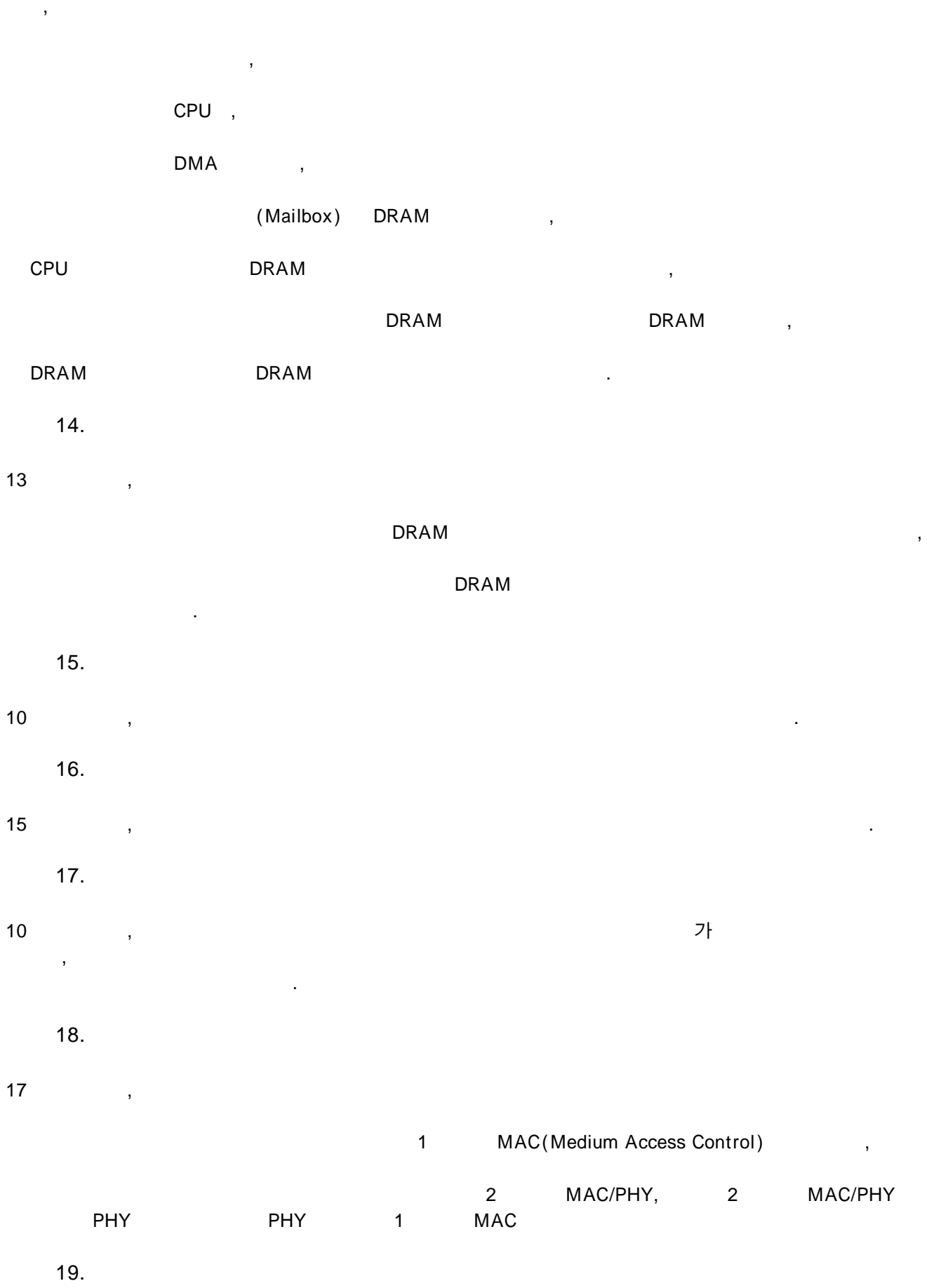
10 ,

가

가

13.

10 ,



18

,

2

MAC/PHY

,

가

.

20.

19

,

PCI

.

21.

,

,

,

,

가

.

22.

21

,

,

,

23.

22

,

.

24.

21

,

,

.

25.

가

,

가

,

(Medium Access Control)

가

,

가

,

가

가

.

26.

25

,

가

가

,

가

,

가

.

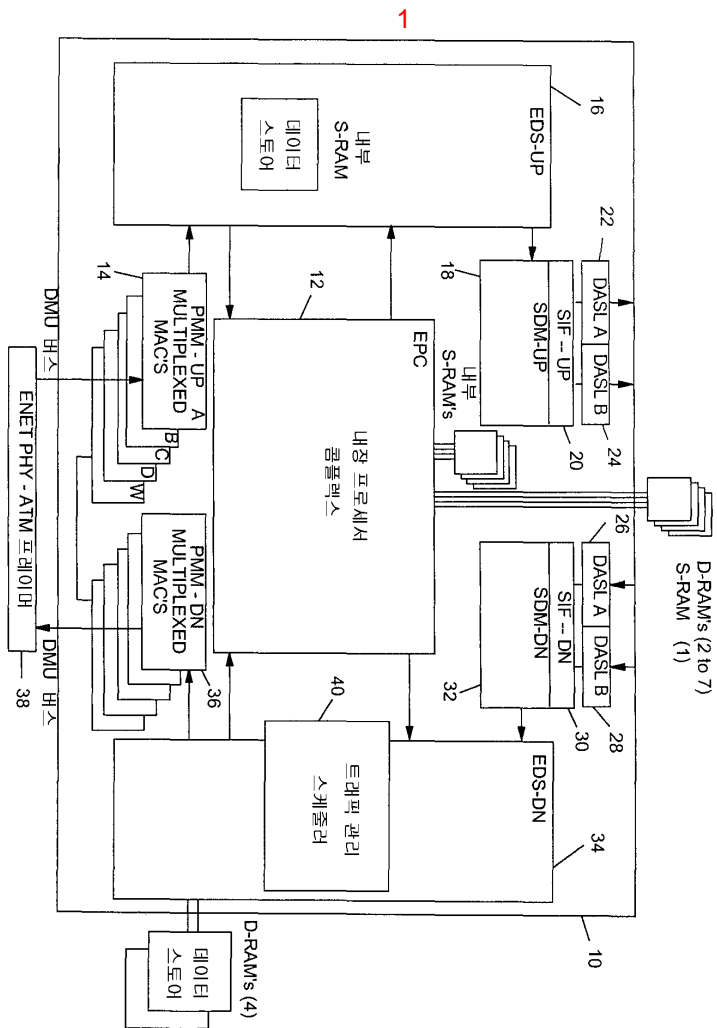
27.

25

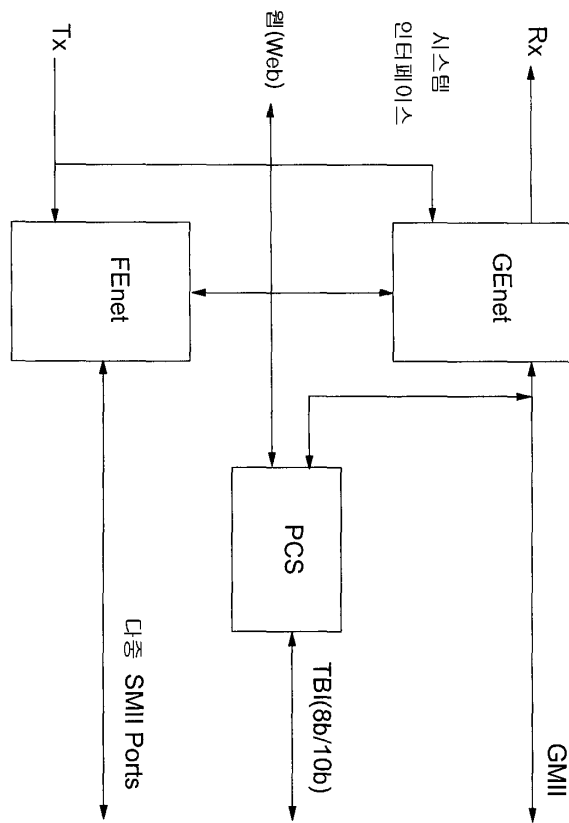
,

가

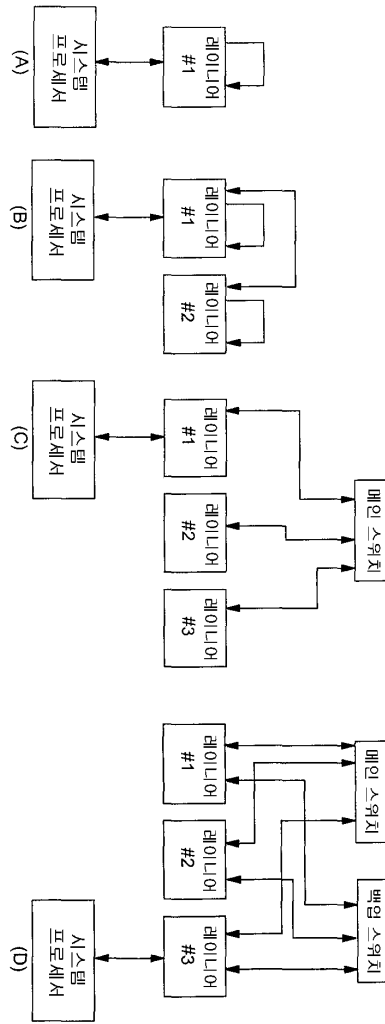
.



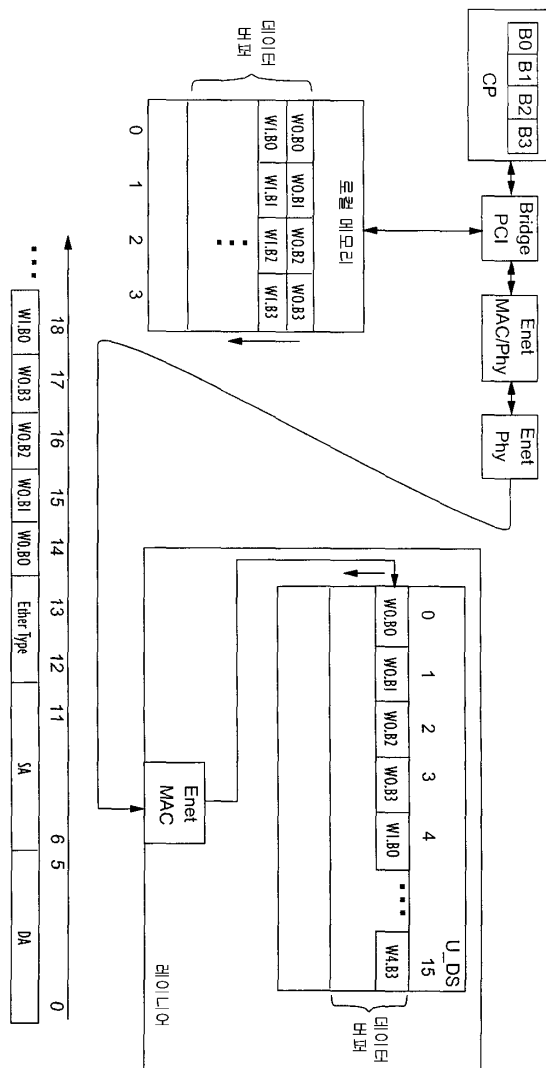
1a



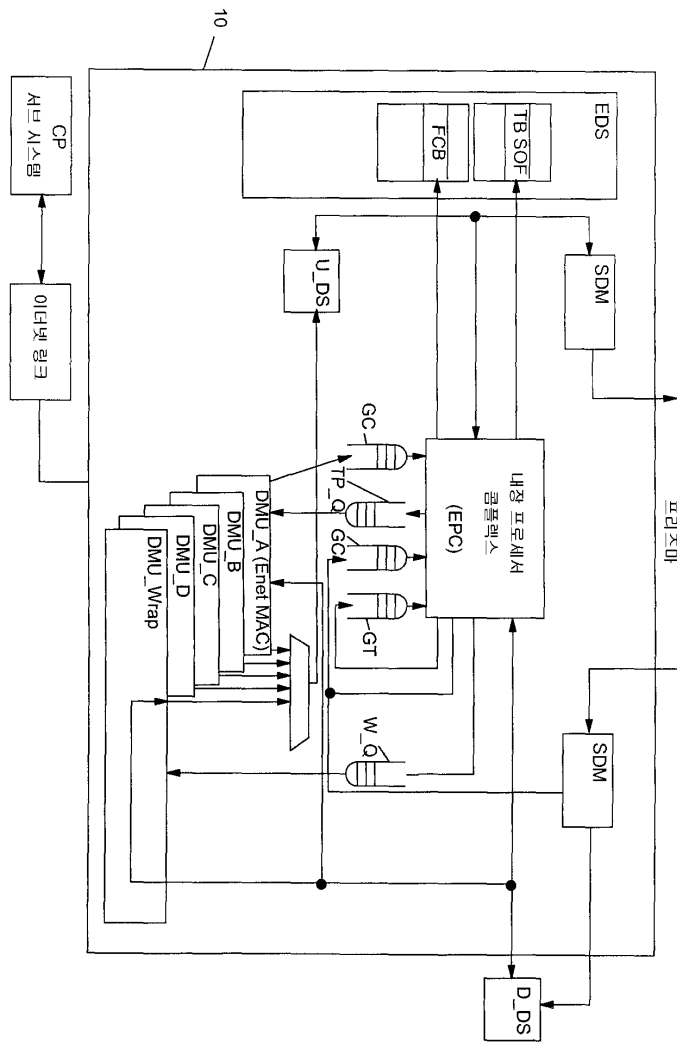
2



3



4



5

Word 0
 Word 1
 Word 2 Cmd Word 0
 Word 3 Cmd Word 1
 Word 4 Cmd Word 2

포레이머 제어 정보																																							
상관자																																							
코맨드 제어 정보																																							
어드레스 정보																																							
피연산자																																							
31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0								
MSB, Byte 0																Byte 1								Byte 2								LSB, Byte 3							

7

Word 1

상관치																															
31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
MSB, Byte 0								Byte 1								Byte 2								LSB, Byte 3							

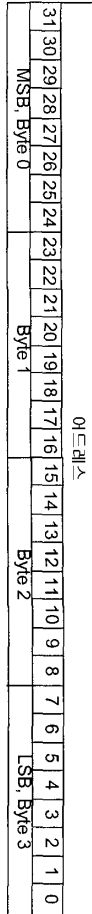
8

Word 2 find Word 0

1	L																원문 코드								res			GC Type			
31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
MSB, Byte 0																	Byte 1											LSB, Byte 3			

6

Word 3 end Word 1



10

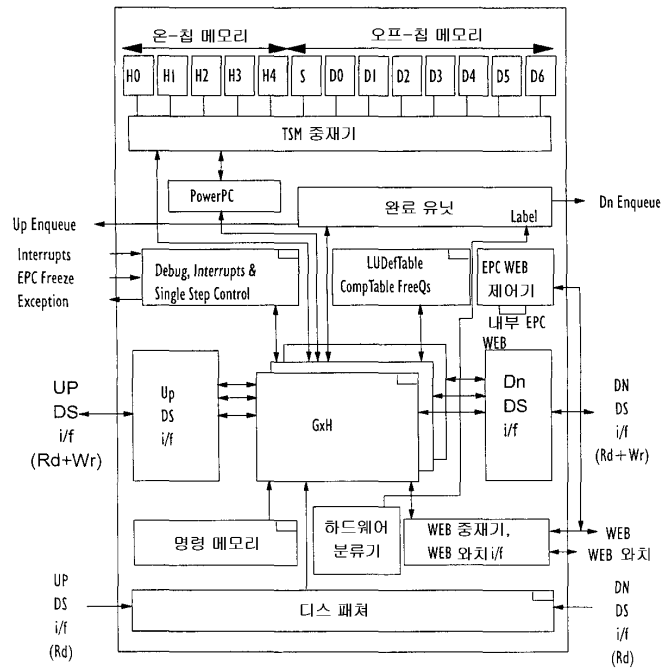
Island ID	Structure Address	Element Address	Word Addr
5	23		4
	32		

11

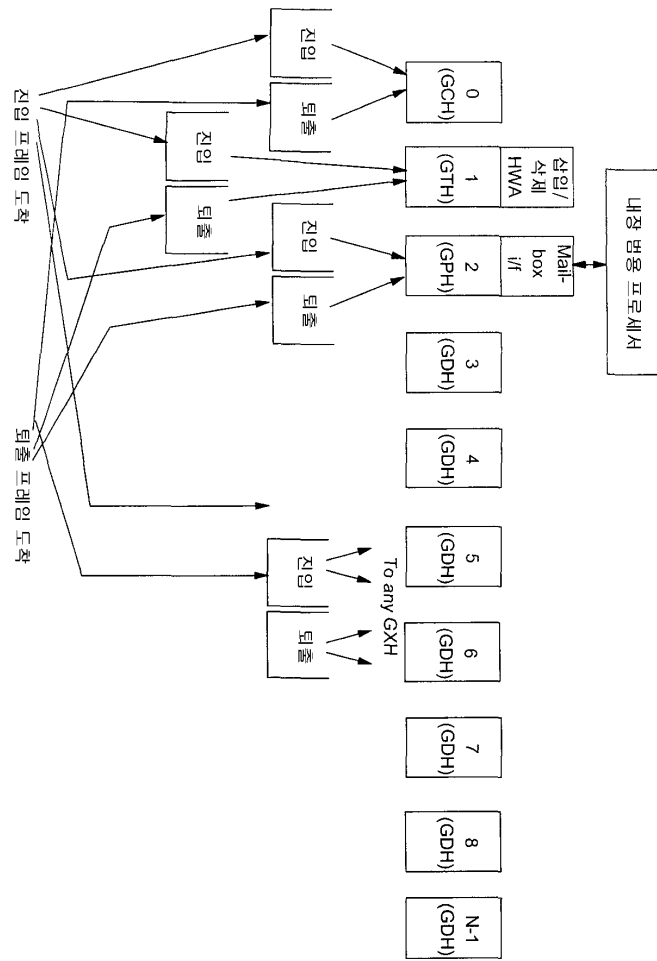
Island_ID	지역 명칭
'00000'b	업 데이터 스토어*
'00001'b	Up PMM
'00010'b	Up EDS
'00011'b	Up SDM
'00100'b	내장 프로세서 콤플렉스
'00101'b	SPM
'00110-00111'b	예약
'01000'b	제어 메모리*
'01001-01111'b	예약
'10000'b	다운 데이터 스토어*
'10001'b	Down PMM
'10010'b	Down EDS
'10011'b	Down SDM
'10100'b	구성 레지스터
'10101'b	DASL
'10110-11111'b	예약

* 이 지역은 웹 인터페이스를 통해 액세스 가능함

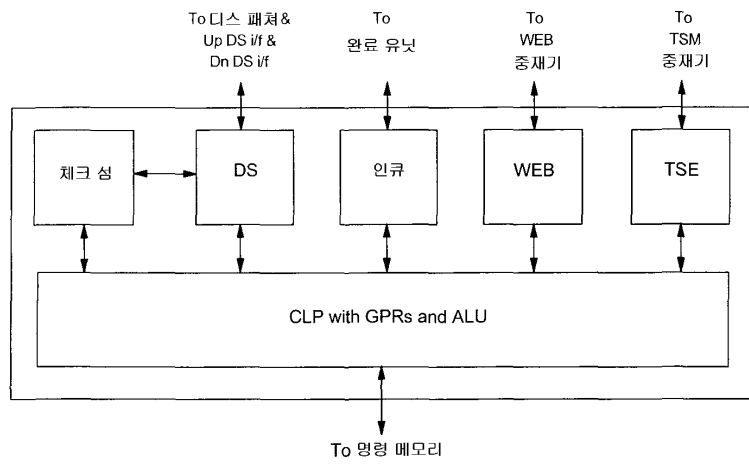
12a

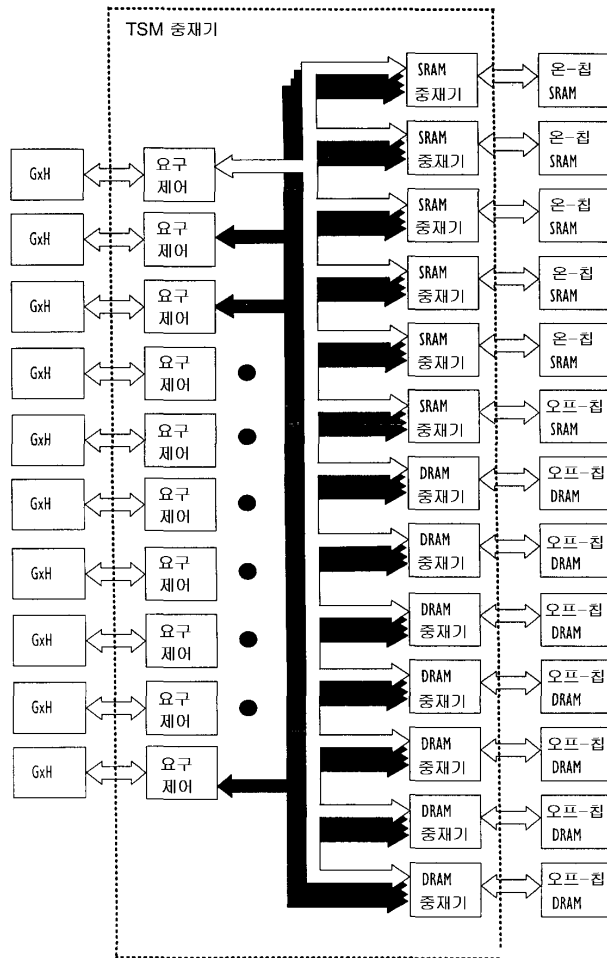


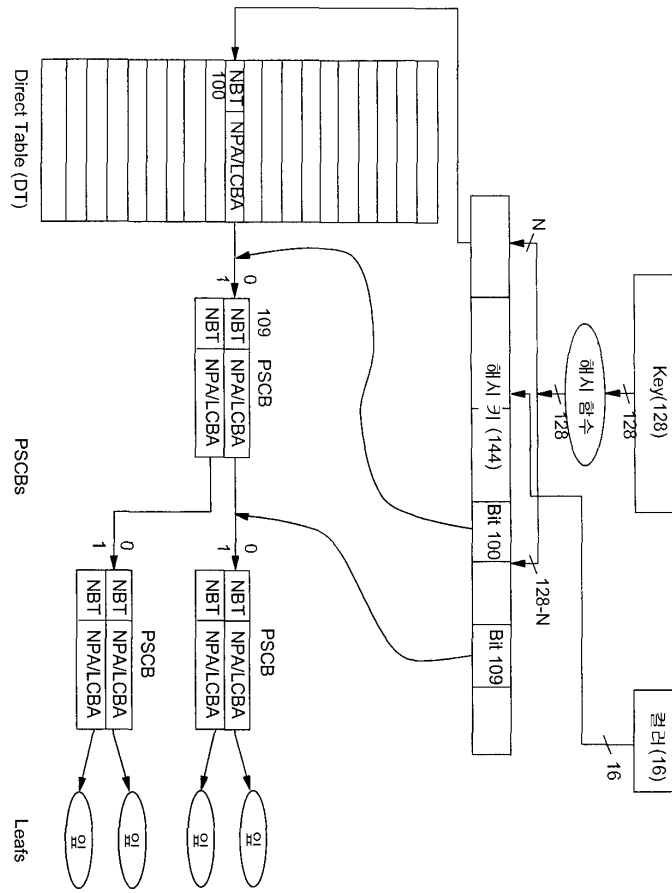
12b



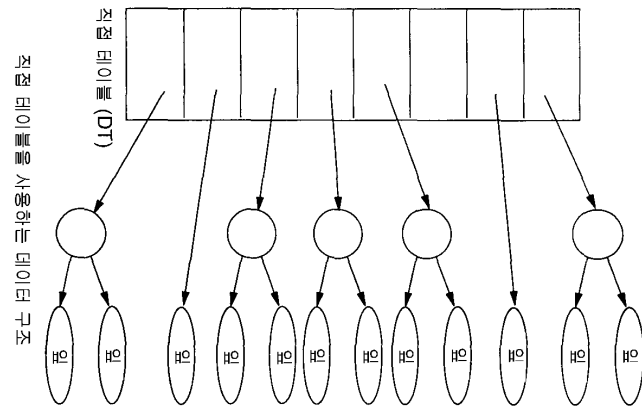
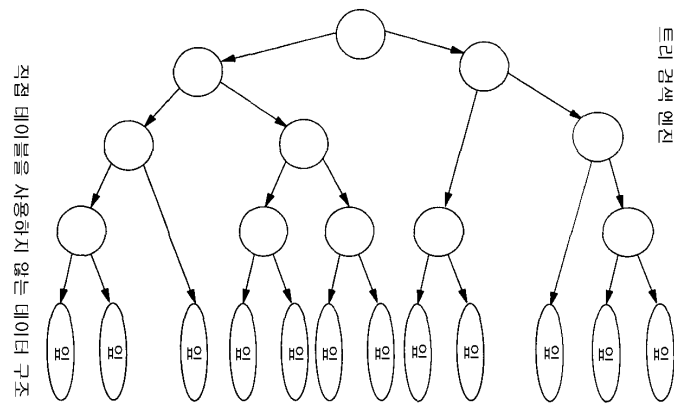
12c



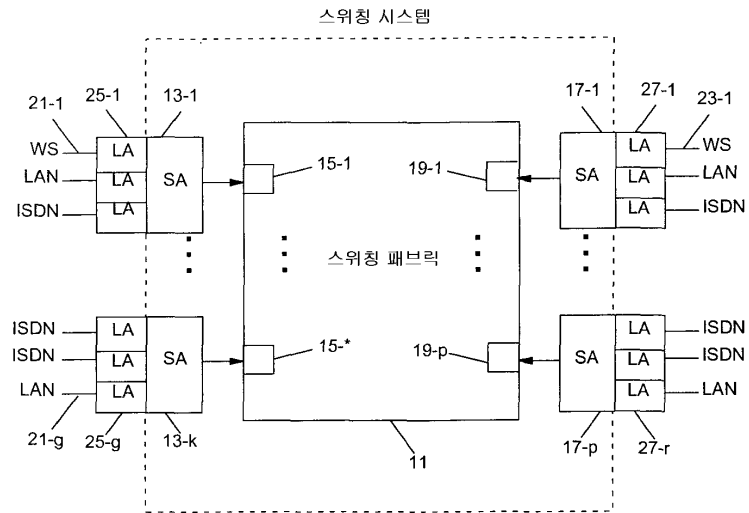




15



16



17

