

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成 23 年 2 月 3 日 (2011.2.3)

【公開番号】特開 2009-164197 (P2009-164197A)

【公開日】平成 21 年 7 月 23 日 (2009.7.23)

【年通号数】公開・登録公報 2009-029

【出願番号】特願 2007-339764 (P2007-339764)

【国際特許分類】

H 0 1 L 21/02 (2006.01)

H 0 1 L 27/12 (2006.01)

【F I】

H 0 1 L 27/12 B

H 0 1 L 21/02 Z

H 0 1 L 21/02 B

【手続補正書】

【提出日】平成 22 年 12 月 9 日 (2010.12.9)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

複数の単結晶半導体基板を保持する基板保持部と、  
前記単結晶半導体基板の表面を平坦化するプラズマ処理部と、  
表面を平坦化された前記単結晶半導体基板の表面にアルミ、バリウム、ストロンチウム、  
ホウ素、カルシウムおよびマグネシウムのいずれか一の酸化物を含んだ絶縁膜を形成する  
スパッタ成膜処理部と、  
前記絶縁膜が形成された前記単結晶半導体基板の表面と裏面を装置内で反転させる反転部と、  
前記絶縁膜が形成された前記単結晶半導体基板と支持基板との表面を向かい合わせに貼り  
合わせ、一对の基板とする貼り合せ部と、  
前記一对の基板を熱処理し、前記単結晶半導体基板の一部を、前記支持基板に設ける熱  
処理部とを有することを特徴とする半導体基板の製造装置。

【請求項 2】

請求項 1 において、  
前記単結晶半導体基板の表面の異物または汚物を除去する洗浄処理部を有することを特徴とする半導体基板の製造装置。

【請求項 3】

請求項 1 または請求項 2 において、  
前記単結晶半導体基板および前記支持基板を冷却する冷却部を有することを特徴とする半導体基板の製造装置。

【請求項 4】

請求項 1 乃至請求項 3 のいずれか一項において、  
前記プラズマ処理部と、前記スパッタ成膜処理部と、前記反転部と、前記貼り合せ部と、  
前記熱処理部と、は搬送手段を有する搬送室に連結され、並行して少なくとも 2 つの処理  
をすることが可能なことを特徴とする半導体基板の製造装置。

【請求項 5】

請求項 1 乃至請求項 3 のいずれか一項において、  
前記プラズマ処理部と、前記スパッタ成膜処理部とを、一つの真空チャンバー内に有することを特徴とする半導体基板の製造装置。

【請求項 6】

請求項 1 乃至請求項 5 のいずれか一項において、  
前記貼り合せ部は、内部を減圧にすることができる真空チャンバーを有し、  
該真空チャンバーの圧力を  $1 \times 10^{-3} \text{ Pa}$  以下として処理することが可能なことを特徴とする半導体基板の製造装置。