【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第２区分
【発行日】令和7年5月21日(2025.5.21)

【公開番号】特開2025-61109(P2025-61109A)
【公開日】令和7年4月10日(2025.4.10)
【年通号数】公開公報(特許)2025-065
【出願番号】特願2025-2856(P2025-2856)
【国際特許分類】
Ｈ１０Ｄ 30/67(2025.01)
Ｇ０９Ｆ 9/30(2006.01)
【ＦＩ】
Ｈ１０Ｄ 30/67 １０２Ｎ
Ｇ０９Ｆ 9/30 ３３８
Ｇ０９Ｆ 9/30 ３４８Ａ

【手続補正書】
【提出日】令和7年4月21日(2025.4.21)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
画素と、駆動回路と、を有し、
前記画素は、第１のトランジスタ乃至第５のトランジスタと、容量素子と、発光素子と、を有し、
前記駆動回路は、第６のトランジスタ乃至第９のトランジスタを有し、
前記第１のトランジスタのソース又はドレインの一方は、第１の配線と電気的に接続され、
前記第１のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのゲートと電気的に接続され、
前記第１のトランジスタのゲートは、第２の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの一方は、第３の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの他方は、前記容量素子の第１の電極と電気的に接続され、
前記第２のトランジスタのゲートは、第４の配線と電気的に接続され、
前記第３のトランジスタのソース又はドレインの一方は、導電膜と電気的に接続され、
前記第３のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第３のトランジスタのゲートは、前記第４の配線と電気的に接続され、
前記第４のトランジスタのソース又はドレインの一方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第４のトランジスタのソース又はドレインの他方は、前記発光素子と電気的に接続され、
前記第４のトランジスタのゲートは、第５の配線と電気的に接続され、
前記第５のトランジスタのソース又はドレインの一方は、第６の配線と電気的に接続され、

前記容量素子の第２の電極は、前記第５のトランジスタのゲートと電気的に接続され、
前記第６のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第６のトランジスタのソース又はドレインの他方は、第７の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの他方は、第８の配線と電気的に接続され、
前記第８のトランジスタのソース又はドレインの一方は、前記第６のトランジスタのゲートと電気的に接続され、
前記第８のトランジスタのソース又はドレインの他方は、前記第９のトランジスタのソース又はドレインの一方と電気的に接続され、
前記第９のトランジスタのゲートには、前記第９のトランジスタのソース又はドレインの他方とは異なる信号が供給される、
半導体装置。
【請求項２】
画素と、駆動回路と、を有し、
前記画素は、第１のトランジスタ乃至第５のトランジスタと、容量素子と、発光素子と、を有し、
前記駆動回路は、第６のトランジスタ乃至第９のトランジスタを有し、
前記第１のトランジスタのソース又はドレインの一方は、第１の配線と電気的に接続され、
前記第１のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのゲートと電気的に接続され、
前記第１のトランジスタのゲートは、第２の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの一方は、第３の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの他方は、前記容量素子の第１の電極と電気的に接続され、
前記第２のトランジスタのゲートは、第４の配線と電気的に接続され、
前記第３のトランジスタのソース又はドレインの一方は、導電膜と電気的に接続され、
前記第３のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第３のトランジスタのゲートは、前記第４の配線と電気的に接続され、
前記第４のトランジスタのソース又はドレインの一方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第４のトランジスタのソース又はドレインの他方は、前記発光素子と電気的に接続され、
前記第４のトランジスタのゲートは、第５の配線と電気的に接続され、
前記第５のトランジスタのソース又はドレインの一方は、第６の配線と電気的に接続され、
前記容量素子の第２の電極は、前記第５のトランジスタのゲートと電気的に接続され、
前記第６のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第６のトランジスタのソース又はドレインの他方は、第７の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの他方は、第８の配線と電気的に接続され

、
前記第８のトランジスタのソース又はドレインの一方は、前記第６のトランジスタのゲートと電気的に接続され、
前記第８のトランジスタのソース又はドレインの他方は、前記第９のトランジスタのソース又はドレインの一方と電気的に接続され、
前記第９のトランジスタのゲートには、前記第９のトランジスタのソース又はドレインの他方とは異なる信号が供給され、
前記第８のトランジスタのゲートには、第１の電位が供給される、
半導体装置。
【請求項３】
画素と、駆動回路と、を有し、
前記画素は、第１のトランジスタ乃至第５のトランジスタと、容量素子と、発光素子と、を有し、
前記駆動回路は、第６のトランジスタ乃至第９のトランジスタを有し、
前記第１のトランジスタのソース又はドレインの一方は、第１の配線と電気的に接続され、
前記第１のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのゲートと電気的に接続され、
前記第１のトランジスタのゲートは、第２の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの一方は、第３の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの他方は、前記容量素子の第１の電極と電気的に接続され、
前記第２のトランジスタのゲートは、第４の配線と電気的に接続され、
前記第３のトランジスタのソース又はドレインの一方は、導電膜と電気的に接続され、
前記第３のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第３のトランジスタのゲートは、前記第４の配線と電気的に接続され、
前記第４のトランジスタのソース又はドレインの一方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第４のトランジスタのソース又はドレインの他方は、前記発光素子と電気的に接続され、
前記第４のトランジスタのゲートは、第５の配線と電気的に接続され、
前記第５のトランジスタのソース又はドレインの一方は、第６の配線と電気的に接続され、
前記容量素子の第２の電極は、前記第５のトランジスタのゲートと電気的に接続され、
前記第６のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第６のトランジスタのソース又はドレインの他方は、第７の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの他方は、第８の配線と電気的に接続され、
前記第８のトランジスタのソース又はドレインの一方は、前記第６のトランジスタのゲートと電気的に接続され、
前記第８のトランジスタのソース又はドレインの他方は、前記第９のトランジスタのソース又はドレインの一方と電気的に接続され、
前記第９のトランジスタのゲートには、前記第９のトランジスタのソース又はドレインの他方とは異なる信号が供給され、

前記駆動回路は、前記第４の配線に信号を供給する機能を有する、
半導体装置。
【請求項４】
画素と、駆動回路と、を有し、
前記画素は、第１のトランジスタ乃至第５のトランジスタと、容量素子と、発光素子と、を有し、
前記駆動回路は、第６のトランジスタ乃至第９のトランジスタを有し、
前記第１のトランジスタのソース又はドレインの一方は、第１の配線と電気的に接続され、
前記第１のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのゲートと電気的に接続され、
前記第１のトランジスタのゲートは、第２の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの一方は、第３の配線と電気的に接続され、
前記第２のトランジスタのソース又はドレインの他方は、前記容量素子の第１の電極と電気的に接続され、
前記第２のトランジスタのゲートは、第４の配線と電気的に接続され、
前記第３のトランジスタのソース又はドレインの一方は、導電膜と電気的に接続され、
前記第３のトランジスタのソース又はドレインの他方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第３のトランジスタのゲートは、前記第４の配線と電気的に接続され、
前記第４のトランジスタのソース又はドレインの一方は、前記第５のトランジスタのソース又はドレインの他方と電気的に接続され、
前記第４のトランジスタのソース又はドレインの他方は、前記発光素子と電気的に接続され、
前記第４のトランジスタのゲートは、第５の配線と電気的に接続され、
前記第５のトランジスタのソース又はドレインの一方は、第６の配線と電気的に接続され、
前記容量素子の第２の電極は、前記第５のトランジスタのゲートと電気的に接続され、
前記第６のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第６のトランジスタのソース又はドレインの他方は、第７の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの一方は、前記第４の配線と電気的に接続され、
前記第７のトランジスタのソース又はドレインの他方は、第８の配線と電気的に接続され、
前記第８のトランジスタのソース又はドレインの一方は、前記第６のトランジスタのゲートと電気的に接続され、
前記第８のトランジスタのソース又はドレインの他方は、前記第９のトランジスタのソース又はドレインの一方と電気的に接続され、
前記第９のトランジスタのゲートには、前記第９のトランジスタのソース又はドレインの他方とは異なる信号が供給され、
前記第８のトランジスタのゲートには、第１の電位が供給され、
前記駆動回路は、前記第４の配線に信号を供給する機能を有する、
半導体装置。