

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구  
국제사무국



(43) 국제공개일  
2011년 7월 21일 (21.07.2011)

PCT

(10) 국제공개번호  
WO 2011/087314 A2

- (51) 국제특허분류: 미분류
- (21) 국제출원번호: PCT/KR2011/000286
- (22) 국제출원일: 2011년 1월 14일 (14.01.2011)
- (25) 출원언어: 한국어
- (26) 공개언어: 한국어
- (30) 우선권정보:  
61/295,741 2010년 1월 17일 (17.01.2010) US  
61/298,550 2010년 1월 27일 (27.01.2010) US  
61/301,160 2010년 2월 3일 (03.02.2010) US  
61/311,740 2010년 3월 8일 (08.03.2010) US  
10-2010-0129072 2010년 12월 16일 (16.12.2010) KR
- (71) 출원인 (US 을(를) 제외한 모든 지정국에 대하여): 엘지전자 주식회사 (LG ELECTRONICS INC.) [KR/KR]; 서울 영등포구 여의도동 20, 150-721 Seoul (KR).
- (72) 발명자: 겸
- (75) 발명자/출원인 (US 에 한하여): 한승희 (HAN, Seung Hee) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR).

정재훈 (CHUNG, Jae Hoon) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 문성호 (MOON, Sung Ho) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR). 이문일 (LEE, Moon Il) [KR/KR]; 경기도 안양시 동안구 호계 1동 533번지 엘지전자 특허센터, 431-080 Gyeonggi-do (KR).

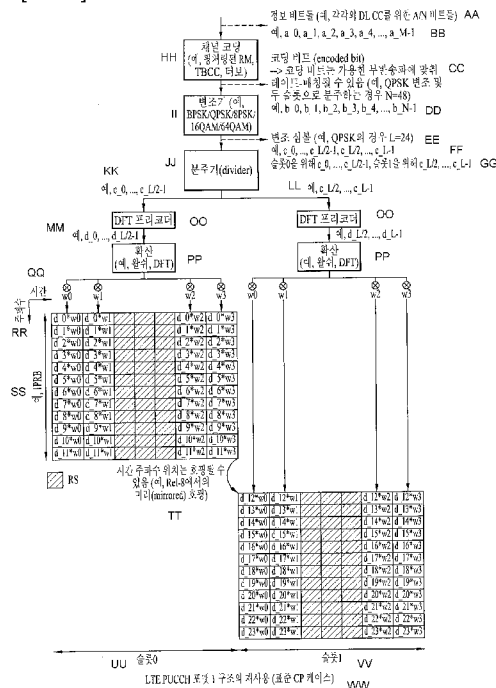
- (74) 대리인: 김용인 (KIM, Yong In) 등; 서울 송파구 잠실동 175-9 현대빌딩 7층 KBK 특허법률사무소, 138-861 Seoul (KR).
- (81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

[다음 쪽 계속]

(54) Title: METHOD AND APPARATUS FOR TRANSMITTING CONTROL INFORMATION IN A WIRELESS COMMUNICATION SYSTEM

(54) 발명의 명칭: 무선 통신 시스템에서 제어 정보의 전송 방법 및 장치

[도 29a]



AA ... Information bits (example, A/N bits for each of a plurality of DL CCs)  
BB ... Example,  $a_0, a_1, a_2, a_3, a_4, \dots, a_{M-1}$   
CC ... Encoded bit  $\rightarrow$  Encoded bit can be rate-matched in accordance with available subcarriers (example, in the case of QPSK modulation and in the case a frequency is divided into two slots,  $N=48$ )  
DD ... Example,  $b_0, b_1, b_2, b_3, b_4, \dots, b_{N-1}$   
EE ... Modulated symbol (example, in the case of QPSK,  $L=24$ )  
FF ... Example,  $c_0, \dots, c_{L/2-1}, c_{L/2}, \dots, c_{L-1}$   
GG ... Example,  $c_0$  for slot 0,  $c_{L/2}, \dots, c_{L-1}$  for slot 1  
HH ... Channel coding (Example, punctured RPM, TBB, turbo)  
II ... Modulator (example, BPSK/QPSK/8PSK/16QAM/64QAM)  
JJ ... Divider  
KK ... Example,  $e_0, \dots, e_{L/2-1}$   
LL ... Example,  $e_{L/2}, \dots, e_{L-1}$   
MM ... Example,  $d_0, \dots, d_{L/2-1}$   
NN ... Example,  $d_{L/2}, \dots, d_{L-1}$   
OO ... DFT precoder  
PP ... Spreading (Example, Walsh, DFT)  
QQ ... Time  
RR ... Frequency  
SS ... Example, 1PRB  
TT ... A time frequency position can be hopped (example, mirrored hopping in Rel-8)  
UU ... Slot 0  
VV ... Slot 1  
WW ... Reuse of a structure of LTC PUCCH format 1 (standard CP case)

(57) Abstract: The present invention relates to a wireless communication system. More particularly, the present invention relates to a method for transmitting control information via a PUCCH in a wireless communication system, and to an apparatus for the method, wherein the method comprises the following steps: joint-coding a plurality of pieces of control information to obtain a single code word; obtaining a first modulated

[다음 쪽 계속]



(84) **지정국** (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK,

SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

**공개:**

— 국제조사보고서 없이 공개하며 보고서 접수 후 이를 별도 공개함 (규칙 48.2(g))

symbol sequence from the single code word; performing a time domain spreading process on modulated symbols corresponding to each of the slots in the PUCCH among the first modulated symbol sequence, such that the modulated symbols correspond to the respective single carrier frequency division multiplexing (SC-FDMA) symbols in the relevant slots, so as to obtain a plurality of spread second modulated symbol sequences corresponding to the respective SC-FDMA symbols in each slot; and transmitting, in the relevant SC-FDMA symbols in the PUCCH, the plurality of spread second modulated symbol sequences.

(57) **요약서:** 본 발명은 무선 통신 시스템에 관한 것이다. 구체적으로, 본 발명은 무선 통신 시스템에서 PUCCH를 통해 제어 정보를 전송하는 방법 및 이를 위한 장치에 관한 것으로서, 복수의 제어 정보를 조인트 코딩하여 단일 코드워드를 얻는 단계; 상기 단일 코드워드로부터 제 1 변조 심볼 열을 얻는 단계; 상기 제 1 변조 심볼 열 중에서 상기 PUCCH 내의 각 슬롯에 대응되는 변조 심볼을 해당 슬롯 내의 복수의 SC-FDMA(Single Carrier Frequency Division Multiplexing) 심볼에 대응되도록 시간 도메인 확산하여, 슬롯 별로 상기 복수의 SC-FDMA 심볼에 대응하는 복수의 확산된 제 2 변조 심볼 열을 얻는 단계; 및 상기 복수의 확산된 제 2 변조 심볼 열을 상기 PUCCH 내의 해당 SC-FDMA 심볼을 통해 전송하는 단계를 포함하는, 제어 정보 전송 방법 및 이를 위한 장치에 관한 것이다.

**【명세서】****【발명의 명칭】**

무선 통신 시스템에서 제어 정보의 전송 방법 및 장치

**【기술분야】**

- 5        본 발명은 무선 통신 시스템에 관한 것으로, 보다 상세하게는 제어 정보를 전송하는 방법 및 장치에 관한 것이다. 무선 통신 시스템은 캐리어 병합(Carrier Aggregation: CA)을 지원할 수 있다.

**【배경기술】**

- 10        무선 통신 시스템이 음성이나 데이터 등과 같은 다양한 종류의 통신 서비스를 제공하기 위해 광범위하게 전개되고 있다. 일반적으로 무선통신 시스템을 가용한 시스템 자원(대역폭, 전송 파워 등)을 공유하여 다중 사용자와의 통신을 지원할 수 있는 다중 접속(multiple access) 시스템이다. 다중 접속 시스템의 예들로는 CDMA(code division multiple access) 시스템, FDMA(frequency division multiple access) 시스템, TDMA(time division multiple access) 시스템, 15 OFDMA(orthogonal frequency division multiple access) 시스템, SC-FDMA(single carrier frequency division multiple access) 시스템 등이 있다.

**【발명의 상세한 설명】****【기술적 과제】**

- 20        본 발명의 목적은 무선 통신 시스템에서 제어 정보를 효율적으로 전송하는 방법 및 이를 위한 장치를 제공하는데 있다. 본 발명의 다른 목적은 제어 정보를 효율적으로 전송하기 위한 채널 포맷, 신호 처리, 및 이를 위한 장치를 제공하는데 있다. 본 발명의 또 다른 목적은 제어 정보를 전송하기 위한 자원을 효율적으로 할당하는 방법 및 이를 위한 장치를 제공하는데 있다.

- 25        본 발명에서 이루고자 하는 기술적 과제들은 상기 기술적 과제로 제한되지 않으며, 언급하지 않은 또 다른 기술적 과제들은 아래의 기재로부터 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 명확하게 이해될 수 있을 것이다.

**【기술적 해결 방법】**

본 발명의 일 양상으로, 무선 통신 시스템에서 단말이 PUCCH(Physical Uplink Control Channel)를 통해 제어 정보를 전송하는 방법에 있어서, 복수의 제어 정보를 조인트 코딩하여 단일 코드워드를 얻는 단계; 상기 단일 코드워드로부터 제1 변조 심볼 열을 얻는 단계; 상기 제1 변조 심볼 열 중에서 상기 PUCCH 내의 각 슬롯에  
 5 대응되는 변조 심볼을 해당 슬롯 내의 복수의 SC-FDMA(Single Carrier Frequency Division Multiplexing) 심볼에 대응되도록 확산하여, 슬롯 별로 상기 복수의 SC-FDMA 심볼에 대응하는 복수의 확산된 제2 변조 심볼 열을 얻는 단계; 및 상기 복수의 확산된 제2 변조 심볼 열을 상기 PUCCH 내의 해당 SC-FDMA 심볼을 통해 전송하는 단계를 포함하는, 제어 정보 전송 방법이 제공된다.

10 본 발명의 다른 양상으로, 무선 통신 시스템에서 PUCCH(Physical Uplink Control Channel)를 통해 제어 정보를 전송하도록 구성된 단말에 있어서, RF(Radio Frequency) 유닛; 및 프로세서를 포함하고, 상기 프로세서는 복수의 제어 정보를 조인트 코딩하여 단일 코드워드를 얻고, 상기 단일 코드워드로부터 제1 변조 심볼 열을 얻으며, 상기 제1 변조 심볼 열 중에서 상기 PUCCH 내의 각 슬롯에 대응되는  
 15 변조 심볼을 해당 슬롯 내의 복수의 SC-FDMA(Single Carrier Frequency Division Multiplexing) 심볼에 대응되도록 확산하여, 슬롯 별로 상기 복수의 SC-FDMA 심볼에 대응하는 복수의 확산된 제2 변조 심볼 열을 얻고, 상기 복수의 확산된 제2 변조 심볼 열을 상기 PUCCH 내의 해당 SC-FDMA 심볼을 통해 전송하도록 구성된, 단말이 제공된다.

20 여기에서, 상기 복수의 확산된 제2 변조 심볼 열에는 SC-FDMA 심볼 단위로 단일 반송파 특성을 위한 프리코딩이 적용될 수 있다.

여기에서, 상기 제1 변조 심볼 열에서 앞의 절반은 첫 번째 슬롯으로 분주되고, 뒤의 절반은 두 번째 슬롯으로 분주될 수 있다.

여기에서, 상기 확산 과정에 사용되는 확산 코드는 슬롯마다 독립적으로  
 25 결정될 수 있다. 이 경우, 상기 확산 과정에 사용되는 확산 코드는 슬롯을 경계로 호핑될 수 있다.

여기에서, 각 슬롯 내에서 상기 복수의 확산된 제2 변조 심볼 열이 전송되는

SC-FDMA 심볼의 인덱스는 표준 순환 전치인 경우 0, 2, 3, 4 및 6이고, 확장 순환 전치인 경우 0, 1, 2, 4, 및 5이고, 상기 확산 과정에 사용되는 확산 코드는 하기 표의 직교 코드로부터 선택될 수 있다.

| Index m | Orthogonal code<br>SF=5                                                                   |
|---------|-------------------------------------------------------------------------------------------|
| 0       | [1 1 1 1 1]                                                                               |
| 1       | $\begin{bmatrix} 1 & e^{j2\pi/5} & e^{j4\pi/5} & e^{j6\pi/5} & e^{j8\pi/5} \end{bmatrix}$ |
| 2       | $\begin{bmatrix} 1 & e^{j4\pi/5} & e^{j8\pi/5} & e^{j2\pi/5} & e^{j6\pi/5} \end{bmatrix}$ |
| 3       | $\begin{bmatrix} 1 & e^{j6\pi/5} & e^{j2\pi/5} & e^{j8\pi/5} & e^{j4\pi/5} \end{bmatrix}$ |
| 4       | $\begin{bmatrix} 1 & e^{j8\pi/5} & e^{j6\pi/5} & e^{j4\pi/5} & e^{j2\pi/5} \end{bmatrix}$ |

여기에서, 상기 단일 코드워드는 복수의 하향링크 데이터에 대한 다중 ACK/NACK(Acknowledgement/Negative ACK) 정보가 조인트 코딩된 것일 수 있다.

#### 【유리한 효과】

본 발명에 의하면, 무선 통신 시스템에서 제어 정보를 효율적으로 전송할 수 있다. 또한, 제어 정보를 효율적으로 전송하기 위한 채널 포맷, 신호 처리 방법을 제공할 수 있다. 또한, 제어 정보 전송을 위한 자원을 효율적으로 할당할 수 있다.

본 발명에서 얻은 수 있는 효과는 이상에서 언급한 효과들로 제한되지 않으며, 언급하지 않은 또 다른 효과들은 아래의 기재로부터 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 명확하게 이해될 수 있을 것이다.

#### 【도면의 간단한 설명】

본 발명에 관한 이해를 돕기 위해 상세한 설명의 일부로 포함되는, 첨부 도면은 본 발명에 대한 실시예를 제공하고, 상세한 설명과 함께 본 발명의 기술적 mappings을 설명한다.

도 1은 무선 통신 시스템의 일례인 3GPP LTE 시스템에 이용되는 물리 채널들 및 이들을 이용한 일반적인 신호 전송 방법을 예시한다.

도 2는 상향링크 신호 처리 과정을 예시한다.

도 3은 하향링크 신호 처리 과정을 예시한다.

도 4는 SC-FDMA 방식과 OFDMA 방식을 예시한다.

도 5는 단일 반송파 특성을 만족하기 위한 주파수 도메인 상의 신호 맵핑 방식을 예시한다.

도 6은 클러스터 SC-FDMA에서 DFT 프로세스 출력 샘플들이 단일 캐리어에  
5 맵핑되는 신호 처리 과정을 예시한다.

도 7과 도 8은 클러스터 SC-FDMA에서 DFT 프로세스 출력 샘플들이  
멀티캐리어(multi-carrier)에 맵핑되는 신호 처리 과정을 예시한다.

도 9는 세그먼트 SC-FDMA에서의 신호 처리 과정을 예시한다.

도 10은 상향링크 서브프레임의 구조를 예시한다.

10 도 11은 상향링크로 참조신호(Reference Signal: RS)를 전송하기 위한 신호  
처리 과정을 예시한다.

도 12는 PUSCH를 위한 DMRS(demodulation reference signal) 구조를  
예시한다.

도 13~14는 PUCCH 포맷 1a와 1b의 슬롯 레벨 구조를 예시한다.

15 도 15~16은 PUCCH 포맷 2/2a/2b의 슬롯 레벨 구조를 예시한다.

도 17은 PUCCH 포맷 1a와 1b에 대한 ACK/NACK 채널화를 예시한다.

도 18은 동일한 PRB 내에서 PUCCH 포맷 1/1a/1b와 포맷 2/2a/2b의 혼합된  
구조에 대한 채널화를 예시한다.

도 19는 PUCCH 전송을 위한 PRB 할당을 예시한다.

20 도 20은 기지국에서 하향링크 컴포넌트 캐리어를 관리하는 개념을 예시한다.

도 21은 단말에서 상향링크 컴포넌트 캐리어를 관리하는 개념을 예시한다.

도 22는 기지국에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 예시한다.

도 23은 단말에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 예시한다.

도 24는 기지국에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 예시한다.

25 도 25는 단말에서 복수의 MAC이 멀티캐리어를 관리하는 개념을 예시한다.

도 26은 기지국에서 복수의 MAC이 멀티캐리어를 관리하는 개념을 예시한다.

도 27은 단말의 수신 관점에서, 하나 이상의 MAC이 멀티캐리어를 관리하는

개념을 예시한다.

도 28은 복수의 DL CC와 한 UL CC가 링크된 비대칭 캐리어 병합을 예시한다.

도 29~30은 본 발명의 일 실시예에 따른 PUCCH 포맷과 이를 위한 신호 처리 과정을 예시한다.

5       도 31~34는 본 발명의 일 실시예에 따른 PUCCH 포맷과 이를 위한 신호 처리 과정을 예시한다.

도 35~42는 본 발명의 다른 실시예에 따른 PUCCH 자원을 예시한다.

도 43은 본 발명의 또 다른 실시예에 따라 다중안테나를 통해 PUCCH를 전송하기 위한 신호 처리 과정을 예시한다.

10       도 44는 본 발명의 또 다른 실시예에 따른 PUCCH 포맷과 이를 위한 신호 처리 과정을 예시한다.

도 45~56은 본 발명의 또 다른 실시예에 따른 PUCCH 자원 할당을 예시한다.

도 57은 본 발명에 적용될 수 있는 기지국 및 단말을 예시한다.

#### 【발명을 실시를 위한 형태】

15       이하의 기술은 CDMA(code division multiple access), FDMA(frequency division multiple access), TDMA(time division multiple access), OFDMA(orthogonal frequency division multiple access), SC-FDMA(single carrier frequency division multiple access) 등과 같은 다양한 무선 접속 시스템에 사용될 수 있다. CDMA는 UTRA(Universal Terrestrial Radio Access)나 CDMA2000과 같은 무선 기술(radio  
20       technology)로 구현될 수 있다. TDMA는 GSM(Global System for Mobile communications)/GPRS(General Packet Radio Service)/EDGE(Enhanced Data Rates for GSM Evolution)와 같은 무선 기술로 구현될 수 있다. OFDMA는 IEEE 802.11 (Wi-Fi), IEEE 802.16 (WiMAX), IEEE 802-20, E-UTRA(Evolved UTRA) 등과 같은 무선 기술로 구현될 수 있다. UTRA는 UMTS(Universal Mobile Telecommunications System)의  
25       일부이다. 3GPP(3rd Generation Partnership Project) LTE(long term evolution)은 E-UTRA를 사용하는 E-UMTS(Evolved UMTS)의 일부이고 LTE-A(Advanced)는 3GPP LTE의 진화된 버전이다. 설명을 명확하게 하기 위해, 3GPP LTE/LTE-A를 위주로 기술하지만

본 발명의 기술적 사상이 이에 제한되는 것은 아니다.

무선 통신 시스템에서 단말은 기지국으로부터 하향링크(Downlink: DL)를 통해 정보를 수신하고, 단말은 기지국으로 상향링크(Uplink: UL)를 통해 정보를 전송한다. 기지국과 단말이 송수신하는 정보는 데이터 및 다양한 제어 정보를 포함하고,  
5 이들이 송수신 하는 정보의 종류/용도에 따라 다양한 물리 채널이 존재한다.

도 1은 3GPP LTE 시스템에 이용되는 물리 채널들 및 이들을 이용한 일반적인 신호 전송 방법을 설명하기 위한 도면이다.

전원이 꺼진 상태에서 다시 전원이 켜지거나, 새로이 셀에 진입한 단말은 단계 S101에서 기지국과 동기를 맞추는 등의 초기 셀 탐색(Initial cell search) 작업을 수행한다. 이를 위해 단말은 기지국으로부터 주동기 채널(Primary Synchronization Channel: P-SCH) 및 부동기 채널(Secondary Synchronization Channel: S-SCH)을 수신하여 기지국과 동기를 맞추고, 셀 ID 등의 정보를 획득한다. 그 후, 단말은 기지국으로부터 물리방송채널(Physical Broadcast Channel)을 수신하여 셀 내 방송 정보를 획득할 수 있다. 한편, 단말은 초기 셀 탐색 단계에서  
10 하향링크 참조 신호(Downlink Reference Signal: DL RS)를 수신하여 하향링크 채널 상태를 확인할 수 있다.

초기 셀 탐색을 마친 단말은 단계 S102에서 물리 하향링크제어채널(Physical Downlink Control Channel: PDCCH) 및 물리하향링크제어채널 정보에 따른 물리하향링크공유 채널(Physical Downlink Control Channel: PDSCH)을 수신하여 좀더  
20 구체적인 시스템 정보를 획득할 수 있다.

이후, 단말은 기지국에 접속을 완료하기 위해 이후 단계 S103 내지 단계 S106과 같은 임의 접속 과정(Random Access Procedure)을 수행할 수 있다. 이를 위해 단말은 물리임의접속채널(Physical Random Access Channel: PRACH)을 통해 프리앰블(preamble)을 전송하고(S103), 물리하향링크제어채널 및 이에 대응하는  
25 물리하향링크공유 채널을 통해 프리앰블에 대한 응답 메시지를 수신할 수 있다(S104). 경쟁 기반 임의 접속의 경우 추가적인 물리임의접속채널의 전송(S105) 및 물리하향링크제어채널 및 이에 대응하는 물리하향링크공유 채널 수신(S106)과



같은 충돌해결절차(Contention Resolution Procedure)를 수행할 수 있다.

상술한 바와 같은 절차를 수행한 단말은 이후 일반적인 상/하향링크 신호 전송 절차로서 물리하향링크제어채널/물리하향링크공유채널 수신(S107) 및 물리상향링크공유채널(Physical Uplink Shared Channel: PUSCH)/물리상향링크제어채널(Physical Uplink Control Channel: PUCCH) 전송(S108)을 수행할 수 있다. 단말이 기지국으로 전송하는 제어 정보를 통칭하여 상향링크 제어 정보(Uplink Control Information: UCI)라고 지칭한다. UCI는 HARQ ACK/NACK(Hybrid Automatic Repeat and reQuest Acknowledgement/Negative-ACK), SR(Scheduling Request), CQI(Channel Quality Indication), PMI(Precoding Matrix Indication), RI(Rank Indication) 등을 포함한다. UCI는 일반적으로 PUCCH를 통해 전송되지만, 제어 정보와 트래픽 데이터가 동시에 전송되어야 할 경우 PUSCH를 통해 전송될 수 있다. 또한, 네트워크의 요청/지시에 의해 PUSCH를 통해 UCI를 비주기적으로 전송할 수 있다.

도 2는 단말이 상향링크 신호를 전송하기 위한 신호 처리 과정을 설명하기 위한 도면이다.

상향링크 신호를 전송하기 위해 단말의 스크램블링(scrambling) 모듈(210)은 단말 특정 스크램블 신호를 이용하여 전송 신호를 스크램블 할 수 있다. 스크램블 된 신호는 변조 매퍼(220)에 입력되어 전송 신호의 종류 및/또는 채널 상태에 따라 BPSK(Binary Phase Shift Keying), QPSK(Quadrature Phase Shift Keying) 또는 16QAM/64QAM(Quadrature Amplitude Modulation) 방식을 이용하여 복소 심볼(complex symbol)로 변조된다. 변조된 복소 심볼은 변환 프리코더(230)에 의해 처리된 후, 자원 요소 매퍼(240)에 입력되며, 자원 요소 매퍼(240)는 복소 심볼을 시간-주파수 자원 요소에 맵핑할 수 있다. 이와 같이 처리된 신호는 SC-FDMA 신호 생성기(250)를 거쳐 안테나를 통해 기지국으로 전송될 수 있다.

도 3은 기지국이 하향링크 신호를 전송하기 위한 신호 처리 과정을 설명하기 위한 도면이다.

3GPP LTE 시스템에서 기지국은 하향링크로 하나 이상의 코드워드(codeword)를

전송할 수 있다. 코드워드는 각각 도 2의 상향링크에서와 마찬가지로 스크램블 모듈(301) 및 변조 매퍼(302)를 통해 복소 심볼로 처리될 수 있다, 그 후, 복소 심볼은 레이어 매퍼(303)에 의해 복수의 레이어(Layer)에 맵핑되며, 각 레이어는 프리코딩 모듈(304)에 의해 프리코딩 행렬과 곱해져 각 전송 안테나에 할당될 수  
 5 있다. 이와 같이 처리된 각 안테나 별 전송 신호는 각각 자원 요소 매퍼(305)에 의해 시간-주파수 자원 요소에 맵핑되며, 이후 OFDM(Orthogonal Frequency Division Multiple Access) 신호 생성기(306)를 거쳐 각 안테나를 통해 전송될 수 있다.

무선 통신 시스템에서 단말이 상향링크로 신호를 전송하는 경우에는 기지국이 하향링크로 신호를 전송하는 경우에 비해 PAPR(Peak-to-Average Ratio)이  
 10 문제된다. 따라서, 도 2 및 도 3과 관련하여 상술한 바와 같이 상향링크 신호 전송은 하향링크 신호 전송에 이용되는 OFDMA 방식과 달리 SC-FDMA(Single Carrier-Frequency Division Multiple Access) 방식이 이용되고 있다.

도 4는 SC-FDMA 방식과 OFDMA 방식을 설명하기 위한 도면이다. 3GPP 시스템은 하향링크에서 OFDMA를 채용하고 상향링크에서 SC-FDMA를 채용한다

도 4를 참조하면, 상향링크 신호 전송을 위한 단말 및 하향링크 신호 전송을 위한 기지국 모두 직렬-병렬 변환기(Serial-to-Parallel Converter: 401), 부반송파 매퍼(403), M-포인트 IDFT 모듈(404) 및 CP(Cyclic Prefix) 추가 모듈(406)을 포함하는 점에 있어서는 동일하다. 다만, SC-FDMA 방식으로 신호를 전송하기 위한 단말은 N-포인트 DFT 모듈(402)을 추가로 포함한다. N-포인트 DFT 모듈(402)은  
 15 M-포인트 IDFT 모듈(404)의 IDFT 처리 영향을 일정 부분 상쇄함으로써 전송 신호가 단일 반송파 특성(single carrier property)을 가지도록 한다.

도 5는 주파수 도메인에서 단일 반송파 특성을 만족하기 위한 주파수 도메인상의 신호 맵핑 방식을 설명하는 도면이다. 도 5(a)는 로컬형 맵핑(localized mapping) 방식을 나타내며, 도 5(b)는 분산형 맵핑(distributed  
 20 mapping) 방식을 나타낸다.

SC-FDMA의 수정된 형태인 클러스터(clustered) SC-FDMA에 대해 설명한다. 클러스터(clustered) SC-FDMA는 부반송파 맵핑(mapping) 과정에서 DFT 프로세스

출력 샘플들을 부 그룹(sub-group)으로 나뉘고, 이들을 주파수 도메인(혹은 부반송파 도메인)에 불연속적으로 맵핑한다.

도 6은 클러스터 SC-FDMA에서 DFT 프로세스 출력 샘플들이 단일 캐리어에 맵핑되는 신호 처리 과정을 도시하는 도면이다. 도 7과 도 8은 클러스터 SC-FDMA에서 DFT 프로세스 출력 샘플들이 멀티캐리어(multi-carrier)에 맵핑되는 신호 처리 과정을 도시하는 도면이다. 도 6은 인트라 캐리어(intra-carrier) 클러스터 SC-FDMA를 적용하는 예이고, 도 7과 도 8은 인터 캐리어(inter-carrier) 클러스터 SC-FDMA를 적용하는 예에 해당한다. 도 7은 주파수 도메인에서 연속적(contiguous)으로 컴포넌트 캐리어(component carrier)가 할당된 상황에서 인접한 컴포넌트 캐리어간의 부반송파 간격(spacing)이 정렬된 경우 단일 IFFT 블록을 통해 신호를 생성하는 경우를 나타낸다. 도 8은 주파수 도메인에서 비연속적(non-contiguous)으로 컴포넌트 캐리어가 할당된 상황에서 복수의 IFFT 블록을 통해 신호를 생성하는 경우를 나타낸다.

도 9는 세그먼트(segmented) SC-FDMA의 신호 처리 과정을 도시하는 도면이다. 세그먼트 SC-FDMA는 임의 개수의 DFT와 같은 개수의 IFFT가 적용되면서 DFT와 IFFT간의 관계 구성이 일대일 관계를 가짐에 따라 단순히 기존 SC-FDMA의 DFT 확산과 IFFT의 주파수 부반송파 맵핑 구성을 확장한 것으로 NxSC-FDMA 또는 Nx DFT-s-OFDMA라고 표현되기도 한다. 본 명세서에서는 이들을 포괄하여 세그먼트 SC-FDMA라고 명명한다. 도 9를 참조하면, 세그먼트 SC-FDMA는 단일 반송파 특성 조건을 완화하기 위하여 전체 시간 도메인 변조 심볼들을 N(N은 1보다 큰 정수)개의 그룹으로 묶어 그룹 단위로 DFT 프로세스를 수행한다.

도 10은 상향링크 서브프레임의 구조를 예시한다.

도 10을 참조하면, 상향링크 서브프레임은 복수(예, 2개)의 슬롯을 포함한다. 슬롯은 CP(Cyclic Prefix) 길이에 따라 서로 다른 수의 SC-FDMA 심볼을 포함할 수 있다. 일 예로, 일반(normal) CP의 경우 슬롯은 7개의 SC-FDMA 심볼을 포함할 수 있다. 상향링크 서브프레임은 데이터 영역과 제어 영역으로 구분된다. 데이터 영역은 PUSCH를 포함하고 음성 등의 데이터 신호 전송하는데 사용된다. 제어

영역은 PUCCH를 포함하고 제어 정보를 전송하는데 사용된다. PUCCH는 주파수 축에서 데이터 영역의 양끝부분에 위치한 RB 쌍(RB pair)(예,  $m=0,1,2,3$ )(예, 주파수 반사(frequency mirrored)된 위치의 RB 쌍7)을 포함하며 슬롯을 경계로 호핑한다. 상향링크 제어 정보(즉, UCI)는 HARQ ACK/NACK, CQI(Channel Quality Information), PMI(Precoding Matrix Indicator), RI(Rank Indication) 등을 포함한다.

도 11은 상향링크로 참조신호를 전송하기 위한 신호 처리 과정을 설명하기 위한 도면이다. 데이터는 DFT 프리코더(precoder)를 통해 주파수 영역 신호로 변환된 뒤, 주파수 맵핑 후 IFFT를 통해 전송되는 반면, RS는 DFT 프리코더를 통하는 과정이 생략된다. 구체적으로, 주파수 영역에서 RS 시퀀스가 바로 생성(S11)된 후에, 로컬화 맵핑(S12), IFFT(S13) 과정 및 순환 전치(Cyclic Prefix; CP) 부착 과정(S14)을 순차적으로 거쳐 RS가 전송된다.

RS 시퀀스  $r_{u,v}^{(\alpha)}(n)$ 는 기본 시퀀스(base sequence)의 순환 쉬프트(cyclic shift)  $\alpha$ 에 의해 정의되며 수학적 식 1과 같이 표현될 수 있다.

【수학적 식 1】

$$r_{u,v}^{(\alpha)}(n) = e^{j\alpha n} \bar{r}_{u,v}(n), \quad 0 \leq n < M_{sc}^{RS}$$

여기에서,  $M_{sc}^{RS} = mN_{sc}^{RB}$ 는 RS 시퀀스의 길이이고,  $N_{sc}^{RB}$ 는 부반송파 단위로 나타낸 자원 블록의 크기이며,  $m$ 은  $1 \leq m \leq N_{RB}^{\max, UL}$ 이다.  $N_{RB}^{\max, UL}$ 는 최대 상향링크 전송 대역을 나타낸다.

기본 시퀀스인  $\bar{r}_{u,v}(n)$ 는 몇 개의 그룹으로 구분된다.  $u \in \{0,1,\dots,29\}$ 는 그룹 번호를 나타내며,  $v$ 는 해당 그룹 내의 기본 시퀀스 번호에 해당한다. 각 그룹은 길이가  $M_{sc}^{RS} = mN_{sc}^{RB}$  ( $1 \leq m \leq 5$ )인 하나의 기본 시퀀스( $v=0$ )와 길이가  $M_{sc}^{RS} = mN_{sc}^{RB}$  ( $6 \leq m \leq N_{RB}^{\max, UL}$ )인 두 개의 기본 시퀀스( $v=0,1$ )를 포함한다. 해당 그룹 내에서 시퀀스 그룹 번호  $u$ 와 해당 번호  $v$ 는 시간에 따라 각각 변할

수 있다. 기본 시퀀스  $\bar{r}_{u,v}(0), \dots, \bar{r}_{u,v}(M_{sc}^{RS} - 1)$  의 정의는 시퀀스 길이  $M_{sc}^{RS}$  에 따른다.

$3N_{sc}^{RB}$  이상의 길이를 가진 기본 시퀀스는 다음과 같이 정의할 수 있다.

$M_{sc}^{RS} \geq 3N_{sc}^{RB}$  에 대하여, 기본 시퀀스  $\bar{r}_{u,v}(0), \dots, \bar{r}_{u,v}(M_{sc}^{RS} - 1)$  는 다음의

5 수학적 식 2에 의해 주어진다.

【수학적 식 2】

$$\bar{r}_{u,v}(n) = x_q(n \bmod N_{ZC}^{RS}), \quad 0 \leq n < M_{sc}^{RS}$$

여기에서, q번째 루트 자도프-츄(Zadoff-Chu) 시퀀스는 다음의 수학적 식 3에 의해 정의될 수 있다.

10 【수학적 식 3】

$$x_q(m) = e^{-j \frac{\pi q m(m+1)}{N_{ZC}^{RS}}}, \quad 0 \leq m \leq N_{ZC}^{RS} - 1$$

여기에서, q는 다음의 수학적 식 4을 만족한다.

【수학적 식 4】

$$q = \lfloor \bar{q} + 1/2 \rfloor + v \cdot (-1)^{\lfloor 2\bar{q} \rfloor}$$

$$\bar{q} = N_{ZC}^{RS} \cdot (u+1)/31$$

15 여기에서, 자도프-츄 시퀀스의 길이  $N_{ZC}^{RS}$  는 가장 큰 소수에 의해 주어지고 따라서,  $N_{ZC}^{RS} < M_{sc}^{RS}$  를 만족한다.

$3N_{sc}^{RB}$  미만의 길이를 가진 기본 시퀀스는 다음과 같이 정의될 수 있다.

먼저,  $M_{sc}^{RS} = N_{sc}^{RB}$  와  $M_{sc}^{RS} = 2N_{sc}^{RB}$  에 대해 기본 시퀀스는 수학적 식 5와 같이 주어진다.

【수학적 식 5】

$$\bar{r}_{u,v}(n) = e^{j\varphi(n)\pi/4}, \quad 0 \leq n \leq M_{sc}^{RS} - 1$$

여기에서,  $M_{sc}^{RS} = N_{sc}^{RB}$  와  $M_{sc}^{RS} = 2N_{sc}^{RB}$  에 대한  $\varphi(n)$  의 값은 다음의 표 1과 표 2로 각각 주어진다.

【표 1】

| $\mathcal{U}$ | $\varphi(0), \dots, \varphi(11)$ |    |    |    |    |    |    |    |    |    |    |    |
|---------------|----------------------------------|----|----|----|----|----|----|----|----|----|----|----|
| 0             | -1                               | 1  | 3  | -3 | 3  | 3  | 1  | 1  | 3  | 1  | -3 | 3  |
| 1             | 1                                | 1  | 3  | 3  | 3  | -1 | 1  | -3 | -3 | 1  | -3 | 3  |
| 2             | 1                                | 1  | -3 | -3 | -3 | -1 | -3 | -3 | 1  | -3 | 1  | -1 |
| 3             | -1                               | 1  | 1  | 1  | 1  | -1 | -3 | -3 | 1  | -3 | 3  | -1 |
| 4             | -1                               | 3  | 1  | -1 | 1  | -1 | -3 | -1 | 1  | -1 | 1  | 3  |
| 5             | 1                                | -3 | 3  | -1 | -1 | 1  | 1  | -1 | -1 | 3  | -3 | 1  |
| 6             | -1                               | 3  | -3 | -3 | -3 | 3  | 1  | -1 | 3  | 3  | -3 | 1  |
| 7             | -3                               | -1 | -1 | -1 | 1  | -3 | 3  | -1 | 1  | -3 | 3  | 1  |
| 8             | 1                                | -3 | 3  | 1  | -1 | -1 | -1 | 1  | 1  | 3  | -1 | 1  |
| 9             | 1                                | -3 | -1 | 3  | 3  | -1 | -3 | 1  | 1  | 1  | 1  | 1  |
| 10            | -1                               | 3  | -1 | 1  | 1  | -3 | -3 | -1 | -3 | -3 | 3  | -1 |
| 11            | 3                                | 1  | -1 | -1 | 3  | 3  | -3 | 1  | 3  | 1  | 3  | 3  |
| 12            | 1                                | -3 | 1  | 1  | -3 | 1  | 1  | 1  | -3 | -3 | -3 | 1  |
| 13            | 3                                | 3  | -3 | 3  | -3 | 1  | 1  | 3  | -1 | -3 | 3  | 3  |
| 14            | -3                               | 1  | -1 | -3 | -1 | 3  | 1  | 3  | 3  | 3  | -1 | 1  |
| 15            | 3                                | -1 | 1  | -3 | -1 | -1 | 1  | 1  | 3  | 1  | -1 | -3 |
| 16            | 1                                | 3  | 1  | -1 | 1  | 3  | 3  | 3  | -1 | -1 | 3  | -1 |
| 17            | -3                               | 1  | 1  | 3  | -3 | 3  | -3 | -3 | 3  | 1  | 3  | -1 |
| 18            | -3                               | 3  | 1  | 1  | -3 | 1  | -3 | -3 | -1 | -1 | 1  | -3 |
| 19            | -1                               | 3  | 1  | 3  | 1  | -1 | -1 | 3  | -3 | -1 | -3 | -1 |
| 20            | -1                               | -3 | 1  | 1  | 1  | 1  | 3  | 1  | -1 | 1  | -3 | -1 |
| 21            | -1                               | 3  | -1 | 1  | -3 | -3 | -3 | -3 | -3 | 1  | -1 | -3 |
| 22            | 1                                | 1  | -3 | -3 | -3 | -3 | -1 | 3  | -3 | 1  | -3 | 3  |
| 23            | 1                                | 1  | -1 | -3 | -1 | -3 | 1  | -1 | 1  | 3  | -1 | 1  |
| 24            | 1                                | 1  | 3  | 1  | 3  | 3  | -1 | 1  | -1 | -3 | -3 | 1  |
| 25            | 1                                | -3 | 3  | 3  | 1  | 3  | 3  | 1  | -3 | -1 | -1 | 3  |
| 26            | 1                                | 3  | -3 | -3 | 3  | -3 | 1  | -1 | -1 | 3  | -1 | -3 |
| 27            | -3                               | -1 | -3 | -1 | -3 | 3  | 1  | -1 | 1  | 3  | -3 | -3 |
| 28            | -1                               | 3  | -3 | 3  | -1 | 3  | 3  | -3 | 3  | 3  | -1 | -1 |
| 29            | 3                                | -3 | -3 | -1 | -1 | -3 | -1 | 3  | -3 | 3  | 1  | -1 |

| $u$ | $\varphi(0), \dots, \varphi(23)$ |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |
|-----|----------------------------------|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|
| 0   | -1                               | 3 | 1 | 3 | 3 | 1 | 1 | 3 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 1 | 1 | 1 | 3 | 3 | 3 | 3 | 1 | 3 |
| 1   | -3                               | 3 | 3 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 1 | 1 | 1 | 3 | 1 | 1 | 3 | 3 | 3 | 1 | 3 | 1 | 1 | 3 |
| 2   | 3                                | 1 | 3 | 3 | 1 | 1 | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 3 | 1 | 1 | 1 | 1 | 3 | 1 | 1 | 1 | 3 | 3 |
| 3   | -1                               | 3 | 1 | 1 | 3 | 3 | 1 | 1 | 3 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 3 | 1 |
| 4   | -1                               | 1 | 1 | 3 | 3 | 1 | 1 | 1 | 3 | 3 | 1 | 3 | 1 | 1 | 1 | 3 | 1 | 1 | 3 | 3 | 1 | 3 | 1 | 1 |
| 5   | -3                               | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 1 | 1 | 1 | 3 | 1 | 3 | 3 | 3 | 3 | 3 | 1 | 1 |
| 6   | 1                                | 1 | 1 | 1 | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 3 | 1 | 1 | 1 | 3 | 1 | 3 |
| 7   | -3                               | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 1 | 1 | 3 | 1 | 1 | 1 | 3 | 3 | 1 | 1 | 1 |
| 8   | -3                               | 1 | 3 | 3 | 1 | 1 | 3 | 3 | 3 | 3 | 1 | 1 | 1 | 1 | 1 | 3 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 3 |
| 9   | 1                                | 1 | 3 | 3 | 3 | 1 | 3 | 1 | 3 | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 1 | 3 | 1 | 1 | 1 | 3 | 1 | 1 |
| 10  | -1                               | 1 | 3 | 3 | 3 | 1 | 3 | 1 | 1 | 3 | 3 | 3 | 3 | 1 | 3 | 3 | 1 | 1 | 1 | 3 | 3 | 1 | 1 | 3 |
| 11  | 1                                | 3 | 3 | 3 | 3 | 1 | 3 | 1 | 1 | 3 | 3 | 3 | 3 | 3 | 3 | 3 | 3 | 1 | 3 | 3 | 1 | 1 | 3 | 1 |
| 12  | 1                                | 3 | 3 | 1 | 1 | 1 | 1 | 1 | 1 | 3 | 3 | 1 | 1 | 1 | 3 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 3 | 1 |
| 13  | 3                                | 1 | 1 | 1 | 1 | 3 | 1 | 3 | 3 | 1 | 1 | 1 | 3 | 3 | 3 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 3 |
| 14  | -3                               | 3 | 3 | 1 | 3 | 1 | 3 | 3 | 1 | 3 | 1 | 1 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 1 | 3 |
| 15  | -1                               | 1 | 1 | 3 | 1 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 1 | 3 | 3 | 1 | 1 | 3 | 3 | 3 | 1 |
| 16  | -1                               | 3 | 3 | 1 | 1 | 1 | 1 | 1 | 1 | 3 | 3 | 1 | 3 | 3 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 3 | 1 |
| 17  | 1                                | 3 | 1 | 3 | 3 | 1 | 3 | 1 | 1 | 3 | 3 | 3 | 3 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 1 | 1 |
| 18  | 1                                | 1 | 1 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 3 | 3 | 1 | 3 | 1 | 1 | 1 | 3 | 3 | 3 | 1 | 1 | 3 |
| 19  | 1                                | 3 | 3 | 1 | 1 | 3 | 3 | 1 | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 3 | 3 |
| 20  | -1                               | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 3 | 1 | 3 | 3 | 1 | 3 | 1 | 1 | 1 | 3 | 3 | 1 | 1 |
| 21  | -3                               | 3 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 1 | 1 | 1 | 1 | 3 | 3 | 3 | 1 | 1 | 3 |
| 22  | -3                               | 1 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 3 | 1 | 3 |
| 23  | -1                               | 1 | 1 | 1 | 3 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 3 | 1 | 3 | 1 | 3 | 3 | 3 | 3 | 3 | 1 | 1 | 3 |
| 24  | 1                                | 1 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 3 | 1 | 3 |
| 25  | 1                                | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 3 | 3 | 1 | 1 | 3 | 3 | 1 | 1 |
| 26  | -3                               | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 1 | 3 | 3 | 3 | 3 | 1 | 3 | 3 | 3 | 1 | 1 | 1 | 3 | 1 | 1 | 1 |
| 27  | -1                               | 3 | 3 | 3 | 1 | 1 | 3 | 1 | 3 | 1 | 1 | 1 | 3 | 1 | 3 | 3 | 1 | 3 | 3 | 1 | 3 | 1 | 3 | 1 |
| 28  | -1                               | 3 | 1 | 1 | 1 | 3 | 1 | 1 | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 3 | 3 | 3 | 1 | 1 | 1 | 3 | 1 | 1 |

|    |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |   |
|----|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|
| 29 | 1 | 1 | 1 | 1 | 3 | 1 | 3 | 1 | 3 | 1 | 1 | 3 | 1 | 1 | 3 | 1 | 3 | 3 | 3 | 1 | 1 | 1 | 1 | 3 |
|----|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|

한편, RS 호핑(hopping)에 대해 설명하면 다음과 같다.

그룹 호핑 패턴  $f_{gh}(n_s)$  과 시퀀스 시프트(sequence shift) 패턴  $f_{ss}$  에 의해 슬롯  $n_s$  에서 시퀀스 그룹 번호  $u$  는 다음의 수학적 식 6과 같이 정의할 수 있다.

【수학적 식 6】

$$u = (f_{gh}(n_s) + f_{ss}) \bmod 30$$

여기에서, mod는 모듈로(modulo)연산을 나타낸다.

17개의 서로 다른 호핑 패턴과 30개의 서로 다른 시퀀스 시프트 패턴이 존재한다. 상위 계층에 의해 제공된 그룹 호핑을 활성화시키는 파라미터에 의해 시퀀스 그룹 호핑이 가능(enabled)하거나 불가능할(disabled) 수 있다.

PUCCH와 PUSCH는 동일한 호핑 패턴을 가지지만 서로 다른 시퀀스 시프트 패턴을 가질 수 있다.

그룹 호핑 패턴  $f_{gh}(n_s)$  는 PUSCH와 PUCCH에 대해 동일하며 다음의 수학적 식 7과 같이 주어진다.

【수학적 식 7】

$$f_{gh}(n_s) = \begin{cases} 0 & \text{if group hopping is disabled} \\ \left( \sum_{i=0}^7 c(8n_s + i) \cdot 2^i \right) \bmod 30 & \text{if group hopping is enabled} \end{cases}$$

여기에서  $c(i)$  는 슈도-랜덤(pseudo-random) 시퀀스에 해당하며, 슈도-랜덤

시퀀스 생성기는 각 무선 프레임의 시작에서  $c_{init} = \left\lfloor \frac{N_{ID}^{cell}}{30} \right\rfloor$  로 초기화 될 수 있다.

시퀀스 시프트 패턴  $f_{ss}$  의 정의는 PUCCH와 PUSCH간에 서로 상이하다.

PUCCH에 대해서, 시퀀스 시프트 패턴  $f_{ss}^{PUCCH}$  는  $f_{ss}^{PUCCH} = N_{ID}^{cell} \bmod 30$  로

주어지고, PUSCH에 대해서, 시퀀스 시프트 패턴  $f_{ss}^{PUSCH}$  는



$f_{ss}^{PUSCH} = (f_{ss}^{PUCCH} + \Delta_{ss}) \bmod 30$  로 주어진다.  $\Delta_{ss} \in \{0, 1, \dots, 29\}$  는 상위 계층에 의해 구성된다.

이하, 시퀀스 호핑에 대해 설명한다.

시퀀스 호핑은 길이가  $M_{sc}^{RS} \geq 6N_{sc}^{RB}$  인 기준 신호에 대해서만 적용된다.

5 길이가  $M_{sc}^{RS} < 6N_{sc}^{RB}$  인 기준 신호에 대해서, 기본 시퀀스 그룹 내에서 기본 시퀀스 번호  $v$  가  $v = 0$  로 주어진다.

길이가  $M_{sc}^{RS} \geq 6N_{sc}^{RB}$  인 기준 신호에 대해서, 슬롯  $n_s$  에서 기본 시퀀스 그룹 내에서 기본 시퀀스 번호  $v$  는 다음의 수학적 식 8과 같이 주어진다.

【수학적 식 8】

$$10 \quad v = \begin{cases} c(n_s) & \text{if group hopping is disabled and sequence hopping is enabled} \\ 0 & \text{otherwise} \end{cases}$$

여기에서,  $c(i)$  는 슈도-랜덤 시퀀스에 해당하고, 상위 계층에 의해 제공되는 시퀀스 호핑을 가능하게(enabled) 하는 파라미터는 시퀀스 호핑이 가능한지 여부를 결정한다. 슈도-랜덤 시퀀스 생성기는 무선 프레임의 시작에서

$$c_{init} = \left\lfloor \frac{N_{ID}^{cell}}{30} \right\rfloor \cdot 2^5 + f_{ss}^{PUSCH} \quad \text{로 초기화 될 수 있다.}$$

15 PUSCH에 대한 기준 신호는 다음과 같이 결정된다.

$$r^{PUSCH}(\cdot) \quad \text{PUSCH에 대한 기준 신호 시퀀스} \quad \text{는}$$

$$r^{PUSCH}(m \cdot M_{sc}^{RS} + n) = r_{u,v}^{(\alpha)}(n) \quad \text{로 정의된다. } m \text{과 } n \text{은 } m = 0, 1, \dots, M_{sc}^{RS} - 1 \text{ 을}$$

만족하고,  $M_{sc}^{RS} = M_{sc}^{PUSCH}$  을 만족한다.

한 슬롯에서 순환 시프트는  $n_{cs} = (n_{DMRS}^{(1)} + n_{DMRS}^{(2)} + n_{PRS}(n_s)) \bmod 12$  와

함께  $\alpha = 2^{n_{cs}/12}$ 로 주어진다.

$n_{DMRS}^{(1)}$ 는 방송되는 값이고,  $n_{DMRS}^{(2)}$ 는 상향링크 스케줄링 할당에 의해 주어지며,  $n_{PRS}(n_s)$ 는 셀 특정 순환 시프트 값이다.  $n_{PRS}(n_s)$ 는 슬롯 번호  $n_s$ 에 따라 변하며,  $n_{PRS}(n_s) = \sum_{i=0}^7 c(8 \cdot n_s + i) \cdot 2^i$ 와 같이 주어진다.

5  $c(i)$ 는 슈도-랜덤 시퀀스이며,  $c(i)$ 는 셀-특정 값이다. 슈도-랜덤 시퀀스

생성기는 무선 프레임의 시작에서  $c_{init} = \left\lfloor \frac{N_{ID}^{cell}}{30} \right\rfloor \cdot 2^5 + f_{ss}^{PUSCH}$ 로 초기화 될 수 있다.

표 3은 DCI(Downlink Control Information) 포맷 0에서 순환 시프트 필드와  $n_{DMRS}^{(2)}$ 를 나타내는 표이다.

【표 3】

| DCI 포맷 0에서 순환 시프트 필드 | $n_{DMRS}^{(2)}$ |
|----------------------|------------------|
| 000                  | 0                |
| 001                  | 2                |
| 010                  | 3                |
| 011                  | 4                |
| 100                  | 6                |
| 101                  | 8                |
| 110                  | 9                |
| 111                  | 10               |

10

PUSCH에서 상향링크 RS를 위한 물리적 맵핑 방법은 다음과 같다.

시퀀스는 진폭 스케일링 요소(amplitude scaling factor)  $\beta_{PUSCH}$ 와 곱해지고,  $r^{PUSCH}(0)$ 로 시작하는 시퀀스 내에서 대응하는 PUSCH를 위해 사용되는 물리 자원 블록(Physical Resource Block: PRB)의 동일한 세트로 맵핑될 것이다.

표준 순환 전치에 대해서는  $l=3$  으로, 확장 순환 전치에 대해서는  $l=2$  으로 서브프레임 내에서 자원 요소  $(k,l)$  에 맵핑하는 것은 먼저  $k$  의 차수가 증가하고 그리고 나서 슬롯 번호의 순이 될 것이다.

정리하면, 길이가  $3N_{sc}^{RB}$  이상이면, 순환 확장과 함께 ZC 시퀀스가 사용되고,

- 5 길이가  $3N_{sc}^{RB}$  미만이면, 컴퓨터 생성 시퀀스가 사용된다. 순환 시프트는, 셀-특정 순환 시프트, 단말-특정 순환 시프트 및 호핑 패턴 등에 따라 결정된다.

도 12a는 표준 순환 전치(normal CP)의 경우에 PUSCH를 위한 DMRS(demodulation reference signal) 구조를 도시한 도면이고, 도 12b는 확장 순환 전치(extended CP)의 경우에 PUSCH를 위한 DMRS 구조를 도시한 도면이다. 도 10 12a에서는 4번째와 11번째 SC-FDMA 심볼을 통해 DMRS가 전송되며, 도 12b에서는 3번째와 9번째 SC-FDMA 심볼을 통해 DMRS가 전송된다.

도 13~16은 PUCCH 포맷의 슬롯 레벨 구조를 예시한다. PUCCH는 제어 정보를 전송하기 위하여 다음의 형식을 포함한다.

- (1) 포맷(Format) 1: 온-오프 키잉(On-Off keying)(OOK) 변조, 스케줄링  
15 요청(Scheduling Request: SR)에 사용
- (2) 포맷 1a와 포맷 1b: ACK/NACK(Acknowledgment/Negative Acknowledgment) 전송에 사용
- 1) 포맷 1a: 1개의 코드워드에 대한 BPSK ACK/NACK
- 2) 포맷 1b: 2개의 코드워드에 대한 QPSK ACK/NACK[
- 20 (3) 포맷 2: QPSK 변조, CQI 전송에 사용
- (4) 포맷 2a와 포맷 2b: CQI와 ACK/NACK 동시 전송에 사용

표 4는 PUCCH 포맷에 따른 변조 방식과 서브프레임 당 비트 수를 나타낸다. 표 5는 PUCCH 포맷에 따른 슬롯 당 RS의 개수를 나타낸다. 표 6은 PUCCH 포맷에 따른 RS의 SC-FDMA 심볼 위치를 나타낸 표이다. 표 4에서 PUCCH 포맷 2a와 2b는  
25 표준 순환 전치의 경우에 해당한다.

【표 4】

| PUCCH 포맷 | 변조 방식(Modulation scheme) | 서브프레임 당 비트 수, $M_{bit}$ |
|----------|--------------------------|-------------------------|
| 1        | N/A                      | N/A                     |
| 1a       | BPSK                     | 1                       |
| 1b       | QPSK                     | 2                       |
| 2        | QPSK                     | 20                      |
| 2a       | QPSK + BPSK              | 21                      |
| 2b       | QPSK + BPSK              | 22                      |

【표 5】

| PUCCH 포맷  | 표준 순환 전치 | 확장 순환 전치 |
|-----------|----------|----------|
| 1, 1a, 1b | 3        | 2        |
| 2         | 2        | 1        |
| 2a, 2b    | 2        | N/A      |

5 【표 6】

| PUCCH 포맷  | RS의 SC-FDMA 심볼위치 |          |
|-----------|------------------|----------|
|           | 표준 순환 전치         | 확장 순환 전치 |
| 1, 1a, 1b | 2, 3, 4          | 2, 3     |
| 2, 2a, 2b | 1, 5             | 3        |

도 13은 표준 순환 전치인 경우의 PUCCH 포맷 1a와 1b를 나타낸다. 도 14는 확장 순환 전치인 경우의 PUCCH 포맷 1a와 1b를 나타낸다. PUCCH 포맷 1a와 1b는 동일한 내용의 제어 정보가 서브프레임 내에서 슬롯 단위로 반복된다. 각 단말에서  
 10 ACK/NACK 신호는 CG-CAZAC(Computer-Generated Constant Amplitude Zero Auto Correlation) 시퀀스의 서로 다른 순환 쉬프트(cyclic shift: CS)(주파수 도메인 코드)와 직교 커버 코드(orthogonal cover or orthogonal cover code: OC or OCC)(시간 도메인 확산 코드)로 구성된 서로 다른 자원을 통해 전송된다. OC는 예를 들어

왈쉬(Walsh)/DFT 직교 코드를 포함한다. CS의 개수가 6개이고 OC의 개수가 3개이면, 단일 안테나를 기준으로 총 18개의 단말이 동일한 PRB(Physical Resource Block) 안에서 다중화 될 수 있다. 직교 시퀀스  $w_0, w_1, w_2, w_3$ 는 (FFT 변조 후에) 임의의 시간 도메인에서 또는 (FFT 변조 전에) 임의의 주파수 도메인에서 적용될 수 있다.

- 5        SR과 지속적 스케줄링(persistent scheduling)을 위해, CS, OC 및 PRB(Physical Resource Block)로 구성된 ACK/NACK 자원은 RRC(Radio Resource Control)를 통해 단말에게 주어질 수 있다. 동적 ACK/NACK과 비지속적 스케줄링(non-persistent scheduling)을 위해, ACK/NACK 자원은 PDSCH에 대응하는 PDCCH의 가장 작은(lowest) CCE 인덱스에 의해 묵시적으로(implicitly) 단말에게  
10        주어질 수 있다.

- 도 15는 표준 순환 전치인 경우의 PUCCH 포맷 2/2a/2b를 나타낸다. 도 16은 확장 순환 전치인 경우의 PUCCH 포맷 2/2a/2b를 나타낸다. 도 15 및 16을 참조하면, 표준 CP의 경우에 하나의 서브프레임은 RS 심볼 이외에 10개의 QPSK 데이터 심볼로 구성된다. 각각의 QPSK 심볼은 CS에 의해 주파수 도메인에서 확산된 뒤 해당  
15        SC-FDMA 심볼로 맵핑된다. SC-FDMA 심볼 레벨 CS 호핑은 인터-셀 간섭을 랜덤화 하기 위하여 적용될 수 있다. RS는 순환 쉬프트를 이용하여 CDM에 의해 다중화될 수 있다. 예를 들어, 가용한 CS의 개수가 12 또는 6라고 가정하면, 동일한 PRB 내에 각각 12 또는 6개의 단말이 다중화될 수 있다. 요컨대, PUCCH 포맷 1/1a/1b와 2/2a/2b 내에서 복수의 단말은 CS+OC+PRB와 CS+PRB에 의해 각각 다중화될 수 있다.  
20        PUCCH 포맷 1/1a/1b를 위한 길이-4와 길이-3의 직교 시퀀스(OC)는 다음의 표 7과 표 8에 나타난 바와 같다.

【표 7】

Length-4 orthogonal sequences for PUCCH formats 1/1a/1b

| Sequence index $n_{oc}(n_s)$ | Orthogonal sequences $[w(0) \dots w(N_{SF}^{PUCCH} - 1)]$ |
|------------------------------|-----------------------------------------------------------|
| 0                            | $[+1 \ +1 \ +1 \ +1]$                                     |
| 1                            | $[+1 \ -1 \ +1 \ -1]$                                     |
| 2                            | $[+1 \ -1 \ -1 \ +1]$                                     |

【표 8】

Length-3 orthogonal sequences for PUCCH formats 1/1a/1b

| Sequence index $n_{oc}(n_s)$ | Orthogonal sequences $[w(0) \dots w(N_{SF}^{PUCCH} - 1)]$ |
|------------------------------|-----------------------------------------------------------|
| 0                            | $[1 \ 1 \ 1]$                                             |
| 1                            | $[1 \ e^{j2\pi/3} \ e^{j4\pi/3}]$                         |
| 2                            | $[1 \ e^{j4\pi/3} \ e^{j2\pi/3}]$                         |

PUCCH 포맷 1/1a/1b에서 RS를 위한 직교 시퀀스(OC)는 다음의 표 9와 같다.

5 【표 9】

1a and 1b

| Sequence index $\bar{n}_{oc}(n_s)$ | Normal cyclic prefix              | Extended cyclic prefix |
|------------------------------------|-----------------------------------|------------------------|
| 0                                  | $[1 \ 1 \ 1]$                     | $[1 \ 1]$              |
| 1                                  | $[1 \ e^{j2\pi/3} \ e^{j4\pi/3}]$ | $[1 \ -1]$             |
| 2                                  | $[1 \ e^{j4\pi/3} \ e^{j2\pi/3}]$ | N/A                    |

도 17은 PUCCH 포맷 1a와 1b에 대한 ACK/NACK 채널화(channelization)를 설명하는 도면이다. 도 17은  $\Delta_{shift}^{PUCCH} = 2$  인 경우에 해당한다.

도 18은 동일한 PRB 내에서 PUCCH 포맷 1/1a/1b와 포맷 2/2a/2b의 혼합된 구조에 대한 채널화를 도시한 도면이다.

순환 쉬프트(Cyclic Shift: CS) 호핑(hopping)과 직교 커버(Orthogonal Cover: OC) 재매핑(remapping)은 다음과 같이 적용될 수 있다.

(1) 인터-셀 간섭(inter-cell interference)의 랜덤화를 위한 심볼 기반 셀

## 특정 CS 호핑

## (2) 슬롯 레벨 CS/OC 재맵핑

1) 인터-셀 간섭 램덤화를 위해

2) ACK/NACK 채널과 자원(k)사이의 맵핑을 위한 슬롯 기반 접근

5 한편, PUCCH 포맷 1/1a/1b를 위한 자원( $n_r$ )은 다음의 조합을 포함한다.

(1) CS(=심볼 수준에서 DFT 직교 코드와 동일)( $n_{cs}$ )(2) OC(슬롯 레벨에서 직교 커버)( $n_{oc}$ )(3) 주파수 RB(Resource Block)( $n_{rb}$ )

10 CS, OC, RB를 나타내는 인덱스를 각각,  $n_{cs}$ ,  $n_{oc}$ ,  $n_{rb}$ 라 할 때, 대표 인덱스(representative index)  $n_r$ 은  $n_{cs}$ ,  $n_{oc}$ ,  $n_{rb}$ 를 포함한다.  $n_r$ 은  $n_r=(n_{cs}, n_{oc}, n_{rb})$ 를 만족한다.

CQI, PMI, RI 및, CQI와 ACK/NACK의 조합은 PUCCH 포맷 2/2a/2b를 통해 전달될 수 있다. 리드 물러(Reed Muller: RM) 채널 코딩이 적용될 수 있다.

예를 들어, LTE 시스템에서 UL CQI를 위한 채널 코딩은 다음과 같이 기술된다.

15 비트 스트림(bit stream)  $a_0, a_1, a_2, a_3, \dots, a_{A-1}$ 은 (20,A) RM 코드를 이용하여 채널 코딩된다. 표 10은 (20,A) 코드를 위한 기본 시퀀스를 나타낸 표이다.  $a_0$ 와  $a_{A-1}$ 은 MSB(Most Significant Bit)와 LSB(Least Significant Bit)를 나타낸다. 확장 CP의 경우, CQI와 ACK/NACK이 동시 전송되는 경우를 제외하면 최대 정보 비트는 11비트이다. RM 코드를 사용하여 20비트로 코딩한 후에 QPSK 변조가 적용될 수 있다.

20 QPSK 변조 전, 코딩된 비트는 스캐램블 될 수 있다.

【표 10】

| I  | M <sub>i,0</sub> | M <sub>i,1</sub> | M <sub>i,2</sub> | M <sub>i,3</sub> | M <sub>i,4</sub> | M <sub>i,5</sub> | M <sub>i,6</sub> | M <sub>i,7</sub> | M <sub>i,8</sub> | M <sub>i,9</sub> | M <sub>i,10</sub> | M <sub>i,11</sub> | M <sub>i,12</sub> |
|----|------------------|------------------|------------------|------------------|------------------|------------------|------------------|------------------|------------------|------------------|-------------------|-------------------|-------------------|
| 0  | 1                | 1                | 0                | 0                | 0                | 0                | 0                | 0                | 0                | 0                | 1                 | 1                 | 0                 |
| 1  | 1                | 1                | 1                | 0                | 0                | 0                | 0                | 0                | 0                | 1                | 1                 | 1                 | 0                 |
| 2  | 1                | 0                | 0                | 1                | 0                | 0                | 1                | 0                | 1                | 1                | 1                 | 1                 | 1                 |
| 3  | 1                | 0                | 1                | 1                | 0                | 0                | 0                | 0                | 1                | 0                | 1                 | 1                 | 1                 |
| 4  | 1                | 1                | 1                | 1                | 0                | 0                | 0                | 1                | 0                | 0                | 1                 | 1                 | 1                 |
| 5  | 1                | 1                | 0                | 0                | 1                | 0                | 1                | 1                | 1                | 0                | 1                 | 1                 | 1                 |
| 6  | 1                | 0                | 1                | 0                | 1                | 0                | 1                | 0                | 1                | 1                | 1                 | 1                 | 1                 |
| 7  | 1                | 0                | 0                | 1                | 1                | 0                | 0                | 1                | 1                | 0                | 1                 | 1                 | 1                 |
| 8  | 1                | 1                | 0                | 1                | 1                | 0                | 0                | 1                | 0                | 1                | 1                 | 1                 | 1                 |
| 9  | 1                | 0                | 1                | 1                | 1                | 0                | 1                | 0                | 0                | 1                | 1                 | 1                 | 1                 |
| 10 | 1                | 0                | 1                | 0                | 0                | 1                | 1                | 1                | 0                | 1                | 1                 | 1                 | 1                 |
| 11 | 1                | 1                | 1                | 0                | 0                | 1                | 1                | 0                | 1                | 0                | 1                 | 1                 | 1                 |
| 12 | 1                | 0                | 0                | 1                | 0                | 1                | 0                | 1                | 1                | 1                | 1                 | 1                 | 1                 |
| 13 | 1                | 1                | 0                | 1                | 0                | 1                | 0                | 1                | 0                | 1                | 1                 | 1                 | 1                 |
| 14 | 1                | 0                | 0                | 0                | 1                | 1                | 0                | 1                | 0                | 0                | 1                 | 0                 | 1                 |
| 15 | 1                | 1                | 0                | 0                | 1                | 1                | 1                | 1                | 0                | 1                | 1                 | 0                 | 1                 |
| 16 | 1                | 1                | 1                | 0                | 1                | 1                | 1                | 0                | 0                | 1                | 0                 | 1                 | 1                 |
| 17 | 1                | 0                | 0                | 1                | 1                | 1                | 0                | 0                | 1                | 0                | 0                 | 1                 | 1                 |
| 18 | 1                | 1                | 0                | 1                | 1                | 1                | 1                | 1                | 0                | 0                | 0                 | 0                 | 0                 |
| 19 | 1                | 0                | 0                | 0                | 0                | 1                | 1                | 0                | 0                | 0                | 0                 | 0                 | 0                 |

채널 코딩 비트  $b_0, b_1, b_2, b_3, \dots, b_{B-1}$ 는 수학식 9에 의해 생성될 수 있다.

【수학식 9】

$$b_i = \sum_{n=0}^{A-1} (a_n \cdot M_{i,n}) \bmod 2$$

여기에서,  $i = 0, 1, 2, \dots, B-1$ 를 만족한다.

- 5        표 11은 광대역 보고(단일 안테나 포트, 전송 다이버시티(transmit diversity) 또는 오픈 루프 공간 다중화(open loop spatial multiplexing) PDSCH) CQI 피드백을 위한 UCI(Uplink Control Information) 필드를 나타낸다.

【표 11】

| 필드                     | 대역 |
|------------------------|----|
| 광대역 CQI(Wide-band) CQI | 4  |

- 10        표 12는 광대역에 대한 CQI와 PMI 피드백을 위한 UCI 필드를 나타내며, 상기 필드는 폐 루프 공간 다중화(closed loop spatial multiplexing) PDSCH 전송을 보고한다.



【표 12】

| 필드                                  | 대역       |        |          |        |
|-------------------------------------|----------|--------|----------|--------|
|                                     | 2 안테나 포트 |        | 4 안테나 포트 |        |
|                                     | 랭크 = 1   | 랭크 = 2 | 랭크 = 1   | 랭크 > 1 |
| 광대역(Wide-band CQI)                  | 4        | 4      | 4        | 4      |
| 공간 차분 CQI(Spatial differential CQI) | 0        | 3      | 0        | 3      |
| PMI(Precoding Matrix Index)         | 2        | 1      | 4        | 4      |

표 13은 광대역 보고를 위한 RI 피드백을 위한 UCI 필드를 나타낸다.

【표 13】

| 필드                  | Bit widths |            |            |
|---------------------|------------|------------|------------|
|                     | 2 안테나 포트   | 4 안테나 포트   |            |
|                     |            | 최대 2개의 레이어 | 최대 4개의 레이어 |
| RI(Rank Indication) | 1          | 1          | 2          |

5

도 19는 PRB 할당을 도시한 도면이다. 도 19에 도시된 바와 같이, PRB는 슬롯  $n_s$ 에서 PUCCH 전송을 위해 사용될 수 있다.

멀티캐리어 시스템 또는 캐리어 병합(carrier aggregation) 시스템은 광대역 지원을 위해 목표 대역(bandwidth)보다 작은 대역을 가지는 복수의 캐리어를  
 10 집합하여 사용하는 시스템을 말한다. 목표 대역보다 작은 대역을 가지는 복수의 캐리어를 집합할 때, 집합되는 캐리어의 대역은 기존 시스템과의 호환(backward compatibility)을 위해 기존 시스템에서 사용하는 대역폭으로 제한될 수 있다. 예를 들어, 기존의 LTE 시스템은 1.4, 3, 5, 10, 15, 20MHz의 대역폭을 지원하며, LTE  
 15 시스템으로부터 개선된 LTE-A(LTE-Advanced) 시스템은 LTE에서 지원하는 대역폭들만을 이용하여 20MHz보다 큰 대역폭을 지원할 수 있다. 또는 기존 시스템에서 사용하는 대역폭과 상관없이 새로운 대역폭을 정의하여 캐리어 병합을 지원할 수 있다. 멀티캐리어는 캐리어 병합 및 대역폭 집합과 혼용되어 사용될 수 있는 명칭이다. 또한, 캐리어 병합은 인접한(contiguous) 캐리어 병합과 인접하지 않은(non-contiguous) 캐리어 병합을 모두 통칭한다

20 도 20은 기지국에서 하향링크 컴포넌트 캐리어들을 관리하는 개념을 예시하는 도면이며, 도 21은 단말에서 상향링크 컴포넌트 캐리어들을 관리하는

개념을 예시하는 도면이다. 설명의 편의를 위하여 이하에서는 도 20 및 도 21에서 상위 계층들을 MAC으로 간략화하여 설명한다.

도 22는 기지국에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 설명한다. 도 23은 단말에서 하나의 MAC이 멀티캐리어를 관리하는 개념을 설명한다.

5        도 22 및 23을 참조하면, 하나의 MAC이 하나 이상의 주파수 캐리어를 관리 및 운영하여 송수신을 수행한다. 하나의 MAC에서 관리되는 주파수 캐리어들은 서로 인접(contiguous)할 필요가 없기 때문에 자원의 관리 측면에서 보다 유연(flexible)하다는 장점이 있다. 도 22과 23에서 하나의 PHY는 편의상 하나의 컴포넌트 캐리어를 의미하는 것으로 한다. 여기서, 하나의 PHY는 반드시 독립적인  
10 RF(Radio Frequency) 디바이스를 의미하는 것은 아니다. 일반적으로 하나의 독립적인 RF 디바이스는 하나의 PHY를 의미하나, 반드시 이에 국한되는 것은 아니며, 하나의 RF 디바이스는 여러 개의 PHY를 포함할 수 있다.

      도 24는 기지국에서 복수의 MAC이 멀티 캐리어를 관리하는 개념을 설명한다. 도 25는 단말에서 복수의 MAC이 멀티캐리어를 관리하는 개념을 설명한다. 도 26은  
15 기지국에서 복수의 MAC이 멀티 캐리어를 관리하는 다른 개념을 설명한다. 도 27은 단말에서 복수의 MAC이 멀티캐리어를 관리하는 다른 개념을 설명한다.

      도 22 및 도 23과 같은 구조 이외에 도 24 내지 도 27과 같이 여러 개의 캐리어를 하나의 MAC이 아닌 여러 개의 MAC이 제어할 수도 있다.

      도 24 및 도 25와 같이 각각의 캐리어를 각각의 MAC이 1:1로 제어할 수도  
20 있고, 도 26 및 도 27과 같이 일부 캐리어에 대해서는 각각의 캐리어를 각각의 MAC이 1:1로 제어하고 나머지 1개 이상의 캐리어를 하나의 MAC이 제어할 수 있다.

      상기의 시스템은 1개부터 N개까지의 다수의 캐리어를 포함하는 시스템이며 각 캐리어는 인접하거나 또는 인접하지 않게(non-contiguous) 사용될 수 있다. 이는 상향/하향링크에 구분 없이 적용될 수 있다. TDD 시스템은 각각의 캐리어 안에  
25 하향링크와 상향링크의 전송을 포함하는 N개의 다수 캐리어를 운영하도록 구성되며, FDD 시스템은 다수의 캐리어를 상향링크와 하향링크에 각각 사용하도록 구성된다. FDD 시스템의 경우, 상향링크와 하향링크에서 병합되는 캐리어의 수 및/또는

캐리어의 대역폭이 다른 비대칭적 캐리어 병합도 지원할 수 있다.

상향링크와 하향링크에서 집합된 컴포넌트 캐리어의 개수가 동일할 때, 모든 컴포넌트 캐리어를 기존 시스템과 호환되도록 구성하는 것이 가능하다. 하지만, 호환성을 고려하지 않는 컴포넌트 캐리어가 본 발명에서 제외되는 것은 아니다.

5 이하에서는 설명의 편의를 위하여 PDCCH가 하향링크 컴포넌트 캐리어 #0으로 전송되었을 때, 해당 PDSCH는 하향링크 컴포넌트 캐리어 #0으로 전송되는 것을 가정하여 설명하지만, 교차-캐리어 스케줄링(cross-carrier scheduling)이 적용되어 해당 PDSCH가 다른 하향링크 컴포넌트 캐리어를 통해 전송될 수 있음은 자명하다. 용어 “컴포넌트 캐리어”는 등가의 다른 용어(예, 셀)로 대체될 수 있다.

10 도 28은 캐리어 병합이 지원되는 무선 통신 시스템에서 상향링크 제어 정보(Uplink Control Information: UCI)가 전송되는 시나리오를 예시한다. 편의상, 본 예는 UCI가 ACK/NACK (A/N)인 경우를 가정한다. 그러나, 이는 설명의 편의를 위한 것으로서, UCI는 채널 상태 정보(예, CQI, PMI, RI), 스케줄링 요청 정보(예, SR)와 같은 제어 정보를 제한 없이 포함할 수 있다.

15 도 28은 5개의 DL CC가 1개의 UL CC와 링크된 비대칭 캐리어 병합을 예시한다. 예시한 비대칭 캐리어 병합은 UCI 전송 관점에서 설정된 것일 수 있다. 즉, UCI를 위한 DL CC-UL CC 링크지와 데이터를 위한 DL CC-UL CC 링크지는 서로 다르게 설정될 수 있다. 편의상, 하나의 DL CC가 최대 두 개의 코드워드를 전송할 수 있다고 가정하면, UL ACK/NACK 비트도 적어도 2비트가 필요하다. 이 경우, 5개의 DL CC를  
 20 통해 수신한 데이터에 대한 ACK/NACK을 하나의 UL CC를 통해 전송하기 위해서는 적어도 10비트의 ACK/NACK 비트가 필요하다. 만약, DL CC 별로 DTX 상태도 지원하려면, ACK/NACK 전송을 위해 적어도 12비트 ( $=5^5=3125=11.61\text{bits}$ )가 필요하다. 기존의 PUCCH 포맷 1a/1b는 2비트까지 ACK/NACK을 보낼 수 있으므로, 이러한 구조는 늘어난 ACK/NACK 정보를 전송할 수 없다. 편의상, UCI 정보의 양이 늘어나는  
 25 원인으로 캐리어 병합을 예시하였지만, 이런 상황은 안테나 개수가 증가, TDD 시스템, 릴레이 시스템에서 백홀 서브프레임의 존재 등으로 발생할 수 있다. ACK/NACK과 유사하게, 복수의 DL CC와 연관된 제어 정보를 하나의 UL CC를 통해

전송하는 경우에도 전송되어야 하는 제어 정보의 양이 늘어난다. 예를 들어, 복수의 DL CC에 대한 CQICQI/PMI/RI를 전송해야 하는 경우 UCI 페이로드가 증가할 수 있다. DL CC 및 UL CC는 각각 DL Cell 및 UL Cell로도 지칭될 수 있다. 또한, 앵커 DL CC 및 앵커 UL CC는 각각 DL PCell(Primary Cell) 및 UL PCell로 지칭될 수 있다.

- 5 DL 프라이머리 CC는 UL 프라이머리 CC와 링크지된 DL CC로 규정될 수 있다. 여기서 링크지는 묵시적(implicit), 명시적(explicit) 링크지(linkage)를 모두 포괄한다. LTE에서는 하나의 DL CC와 하나의 UL CC가 고유하게 페어링 되어 있다. 예를 들어, LTE 페어링에 의해, UL 프라이머리 CC와 링크지된 DL CC를 DL 프라이머리 CC라 명할 수 있다. 이것을 묵시적 링크지라 간주할 수 있다. 명시적 링크지는
- 10 네트워크가 사전에 미리 링크지를 구성(configuration)하는 것을 의미하며 RRC 등으로 시그널링 될 수 있다. 명시적 링크지에서, UL 프라이머리 CC와 페어링 되어 있는 DL CC를 프라이머리 DL CC라 명할 수 있다. 여기서, UL 프라이머리(또는 앵커) CC는 PUCCH가 전송되는 UL CC일 수 있다. 혹은 UL 프라이머리 CC는 PUCCH 혹은 PUSCH를 통해 UCI가 전송되는 UL CC일 수 있다. 또는 DL 프라이머리 CC는 상위 계층
- 15 시그널링을 통해 구성될 수 있다. 또는 DL 프라이머리 CC는 단말이 초기 접속을 수행한 DL CC일 수 있다. 또한, DL 프라이머리 CC를 제외한 DL CC는 DL 세컨더리 CC로 지칭될 수 있다. 유사하게, UL 프라이머리 CC를 제외한 UL CC는 UL 세컨더리 CC로 지칭될 수 있다.

- DL-UL 페어링은 FDD에만 해당될 수 있다. TDD는 동일한 주파수를 사용하므로
- 20 별도로 DL-UL 페어링이 정의되지 않을 수 있다. 또한, DL-UL 링크지는 SIB2의 UL EARFCN 정보를 통해 UL 링크지로부터 결정될 수 있다. 예를 들어, DL-UL 링크지는 초기 접속 시에 SIB2 디코딩을 통해 획득되고 그 이외에는 RRC 시그널링을 통해 획득될 수 있다. 따라서, SIB2 링크지만이 존재하고 다른 DL-UL 페어링은 명시적으로 정의되지 않을 수 있다. 예를 들어, 도 28의 5DL:1UL 구조에서, DL
- 25 CC#0와 UL CC#0는 서로 SIB2 링크지 관계이며, 나머지 DL CC들은 해당 단말에게 설정되어 있지 않은 다른 UL CC들과 SIB2 링크지 관계에 있을 수 있다.

본 명세서 중에서 일부는 비대칭 캐리어 병합을 위주로 기재되어 있지만,

이는 설명을 위한 예시로서, 본 발명은 대칭 캐리어 병합을 포함한 다양한 캐리어 병합 시나리오에 대해 제한 없이 적용될 수 있다.

이하, 도면을 참조하여, 증대된 상향링크 제어 정보를 효율적으로 전송하기 위한 방안을 제안한다. 구체적으로, 증대된 상향링크 제어 정보를 전송하기 위한 새로운 PUCCH 포맷/신호처리 과정/자원 할당 방법 등을 제안한다. 설명을 위해, 본 발명에서 제안하는 새로운 PUCCH 포맷을 LTE-A PUCCH 포맷, 또는 기존 LTE에 PUCCH 포맷 2까지 정의되어 있는 점에 비추어 PUCCH 포맷 3이라고 지칭한다. 본 발명에서 제안하는 PUCCH 포맷의 기술적 사상은 상향링크 제어 정보를 전송할 수 있는 임의의 물리 채널(예, PUSCH)에도 동일 또는 유사한 방식을 이용하여 용이하게 적용될 수 있다. 예를 들어, 본 발명의 실시예는 제어 정보를 주기적으로 전송하는 주기적 PUSCH 구조 또는 제어 정보를 비주기적으로 전송하는 비주기적 PUSCH 구조에 적용될 수 있다.

이하의 도면 및 실시예는 본 발명의 실시예에 따른 PUCCH 포맷 3에 적용되는 서브프레임/슬롯 레벨의 UCI/RS 심볼 구조로서 기존 LTE의 PUCCH 포맷 1(표준 CP)의 UCI/RS 심볼 구조를 이용하는 경우를 위주로 설명한다. 그러나, 도시된 PUCCH 포맷 3에서 서브프레임/슬롯 레벨의 UCI/RS 심볼 구조는 예시를 위해 편의상 정의된 것으로서 본 발명이 특정 구조로 제한되는 것은 아니다. 본 발명에 따른 PUCCH 포맷 3에서 UCI/RS 심볼의 개수, 위치 등은 시스템 설계에 맞춰 자유롭게 변형될 수 있다. 예를 들어, 본 발명의 실시예에 따른 PUCCH 포맷 3은 기존 LTE의 PUCCH 포맷 2/2a/2b의 RS 심볼 구조를 이용하여 정의될 수 있다.

본 발명의 실시예에 따른 PUCCH 포맷 3은 임의 종류/사이즈의 상향링크 제어 정보를 전송하는데 사용될 수 있다. 예를 들어, 본 발명의 실시예에 따른 PUCCH 포맷 3은 HARQ ACK/NACK, CQI, PMI, RI, SR 등의 정보를 전송할 수 있고, 이들 정보는 임의 사이즈의 페이로드를 가질 수 있다. 설명의 편의상, 도면 및 실시예는 본 발명에 따른 PUCCH 포맷 3이 ACK/NACK 정보를 전송하는 경우를 위주로 설명한다.

### 실시예 1

도 29a~29f는 본 실시예에 따른 PUCCH 포맷 3의 구조 및 이를 위한 신호

처리 과정을 예시한다.

도 29a는 본 실시예에 따른 PUCCH 포맷 3를 PUCCH 포맷 1(표준 CP)의 구조에 적용하는 경우를 예시한다. 도 29a를 참조하면, 채널 코딩 블록(channel coding block)은 정보 비트  $a_0, a_1, \dots, a_{M-1}$ (예, 다중 ACK/NACK 비트)를 채널 코딩하여 코딩 비트(encoded bit, coded bit or coding bit)(또는 코드워드)  $b_0, b_1, \dots, b_{N-1}$ 을 생성한다.  $M$ 은 정보 비트의 사이즈를 나타내고,  $N$ 은 코딩 비트의 사이즈를 나타낸다. 정보 비트는 상향링크 제어 정보(UCI), 예를 들어 복수의 DL CC를 통해 수신한 복수의 데이터(또는 PDSCH)에 대한 다중 ACK/NACK을 포함한다. 여기서, 정보 비트  $a_0, a_1, \dots, a_{M-1}$ 는 정보 비트를 구성하는 UCI의 종류/개수/사이즈에 상관없이 조인트 코딩된다. 예를 들어, 정보 비트가 복수의 DL CC에 대한 다중 ACK/NACK을 포함하는 경우, 채널 코딩은 DL CC별, 개별 ACK/NACK 비트 별로 수행되지 않고, 전체 비트 정보를 대상으로 수행되며, 이로부터 단일 코드워드가 생성된다. 채널 코딩은 이로 제한되는 것은 아니지만 단순 반복(repetition), 단순 코딩(simplex coding), RM(Reed Muller) 코딩, 평처링된 RM 코딩, TBCC(Tail-biting convolutional coding), LDPC(low-density parity-check) 혹은 터보-코딩을 포함한다. 15  
도시하지는 않았지만, 코딩 비트는 변조 차수와 자원 양을 고려하여 레이트-매칭(rate-matching) 될 수 있다. 레이트 매칭 기능은 채널 코딩 블록의 일부로 포함되거나 별도의 기능 블록을 통해 수행될 수 있다.

변조기(modulator)는 코딩 비트  $b_0, b_1, \dots, b_{N-1}$ 을 변조하여 변조 심볼  $c_0, c_1, \dots, c_{L-1}$ 을 생성한다.  $L$ 은 변조 심볼의 사이즈를 나타낸다. 변조 방법은 전송 신호의 크기와 위상을 변형함으로써 수행된다. 변조 방법은 예를 들어, n-PSK(Phase Shift Keying), n-QAM(Quadrature Amplitude Modulation)을 포함한다( $n$ 은 2 이상의 정수). 구체적으로, 변조 방법은 BPSK(Binary PSK), QPSK(Quadrature PSK), 8-PSK, QAM, 16-QAM, 64-QAM 등을 포함할 수 있다. 20

분주기(divider)는 변조 심볼  $c_0, c_1, \dots, c_{L-1}$ 을 각 슬롯으로 분주한다. 변조 심볼을 각 슬롯으로 분주하는 순서/패턴/방식은 특별히 제한되지 않는다. 예를 들어, 분주기는 변조 심볼을 앞에서부터 순서대로 각각의 슬롯에 분주할 수

있다(로컬형 방식). 이 경우, 도시한 바와 같이, 변조 심볼  $c_0, c_1, \dots, c_{L/2-1}$ 은 슬롯 0에 분주되고, 변조 심볼  $c_{L/2}, c_{L/2+1}, \dots, c_{L-1}$ 은 슬롯 1에 분주될 수 있다. 또한, 변조 심볼은 각각의 슬롯으로 분주 시에 인터리빙 (또는 퍼뮤테이션) 될 수 있다. 예를 들어, 짝수 번째 변조 심볼은 슬롯 0에 분주되고 홀수 번째 변조 심볼은 슬롯 1에 분주될 수 있다. 변조 과정과 분주 과정은 순서가 서로 바뀔 수 있다.

DFT 프리코더(precoder)는 단일 반송파 파형(single carrier waveform)을 생성하기 위해 각각의 슬롯으로 분주된 변조 심볼에 대해 DFT 프리코딩(예, 12-포인트 DFT)을 수행한다. 도면을 참조하면, 슬롯0에 분주된 변조 심볼  $c_0, c_1, \dots, c_{L/2-1}$ 은 DFT 심볼  $d_0, d_1, \dots, d_{L/2-1}$ 로 DFT 프리코딩 되고, 슬롯1에 분주된 변조 심볼  $c_{L/2}, c_{L/2+1}, \dots, c_{L-1}$ 은 DFT 심볼  $d_{L/2}, d_{L/2+1}, \dots, d_{L-1}$ 로 DFT 프리코딩 된다. DFT 프리코딩은 상응하는 다른 선형 연산(linear operation) (예, walsh precoding)으로 대체될 수 있다.

확산 블록(spreading block)은 DFT가 수행된 신호를 SC-FDMA 심볼 레벨에서 (시간 도메인) 확산한다. SC-FDMA 심볼 레벨의 시간 도메인 확산은 확산 코드(시퀀스)를 이용하여 수행된다. 확산 코드는 준 직교 코드와 직교 코드를 포함한다. 준 직교 코드는 이로 제한되는 것은 아니지만, PN(Pseudo Noise) 코드를 포함한다. 직교 코드는 이로 제한되는 것은 아니지만, 왈쉬 코드, DFT 코드를 포함한다. 본 명세서는 설명의 용이성을 위해 확산 코드의 대표 예로 직교 코드를 위주로 설명하지만, 이는 예시로서 직교 코드는 준 직교 코드로 대체될 수 있다. 확산 코드 사이즈 (또는 확산 인자(Spreading Factor: SF))의 최대 값은 제어 정보 전송에 사용되는 SC-FDMA 심볼의 개수에 의해 제한된다. 일 예로, 한 슬롯에서 4개의 SC-FDMA 심볼이 제어 정보 전송에 사용되는 경우, 슬롯 별로 길이 4의 (준) 직교 코드( $w_0, w_1, w_2, w_3$ )가 사용될 수 있다. SF는 제어 정보의 확산도를 의미하며, 단말의 다중화 차수(multiplexing order) 또는 안테나 다중화 차수와 관련될 수 있다. SF는 1, 2, 3, 4, ...와 같이 시스템의 요구 조건에 따라 가변될 수 있으며, 기지국과 단말간에 미리 정의되거나, DCI 혹은 RRC 시그널링을 통해 단말에게

알려질 수 있다. 일 예로, SRS를 전송하기 위해 제어 정보용 SC-FDMA 심볼 중 하나를 평처링 하는 경우 해당 슬롯의 제어 정보에는 SF가 축소된(예, SF=4 대신 SF=3)인 확산 코드를 적용할 수 있다.

위의 과정을 거쳐 생성된 신호는 PRB 내의 부반송파에 매핑된 후 IFFT를 거쳐 시간 도메인 신호로 변환된다. 시간 도메인 신호에는 CP가 부가되고, 생성된 SC-FDMA 심볼은 RF단을 통해 전송된다.

5개의 DL CC에 대한 ACK/NACK을 전송하는 경우를 가정하여 각 과정을 보다 구체적으로 예시한다. 각각의 DL CC가 2개의 PDSCH를 전송할 수 있는 경우, 이에 대한 ACK/NACK 비트는 DTX 상태를 포함하는 경우 12비트일 수 있다. QPSK 변조와 SF=4 시간 확산을 가정할 경우, (레이트 매칭 후의) 코딩 블록 사이즈는 48 비트일 수 있다. 코딩 비트는 24개의 QPSK 심볼로 변조되고, 생성된 QPSK 심볼은 12개씩 각 슬롯으로 분주된다. 각 슬롯에서 12개의 QPSK 심볼은 12-포인트 DFT 연산을 통해 12개의 DFT 심볼로 변환된다. 각 슬롯에서 12개의 DFT 심볼은 시간 도메인에서 SF=4 확산 코드를 이용하여 4개의 SC-FDMA 심볼로 확산되어 매핑된다. 12개의 비트가 [2비트\*12개의 부반송파\*8개의 SC-FDMA 심볼]을 통해 전송되므로 코딩 레이트는  $0.0625(=12/192)$ 이다. 또한, SF=4인 경우, 1PRB 당 최대 4명의 단말을 다중화 할 수 있다.

도 29a를 참조하여 설명한 신호 처리 과정은 예시로서, 도 29a에서 PRB에 매핑된 신호는 등가의 다양한 신호 처리 과정을 통해 얻어질 수 있다. 도 29b~29g를 참조하여 도 29a에 예시된 것과 등가인 신호 처리 과정을 예시한다.

도 29b는 도 29a에서 DFT 프리코더와 확산 블록의 처리 순서를 바꾼 것이다. 도 29a에서 확산 블록의 기능은 DFT 프리코더로부터 출력된 DFT 심볼 열에 SC-FDMA 심볼 레벨에서 특정 상수를 곱하는 것과 동일하므로, 이들의 순서가 바뀌더라도 SC-FDMA 심볼에 매핑되는 신호의 값은 동일하다. 따라서, PUCCH 포맷 3을 위한 신호 처리 과정은 채널 코딩, 변조, 분주, 확산, DFT 프리코딩 순으로 수행될 수 있다. 이 경우, 분주 과정과 확산 과정은 하나의 기능 블록에 의해 수행될 수 있다. 일 예로, 변조 심볼을 각각의 슬롯으로 번갈아 분주하면서, 각각의 변조 심볼을



분주와 동시에 SC-FDMA 심볼 레벨에서 확산시킬 수 있다. 다른 예로, 변조 심볼을 각각의 슬롯으로 분주 시에 각각의 변조 심볼을 확산 코드의 사이즈에 대응되게 복사하고, 이들 변조 심볼과 확산 코드의 각 원소를 1대1로 곱할 수 있다. 따라서, 슬롯 별로 생성된 변조 심볼 열은 SC-FDMA 심볼 레벨에서 복수의 SC-FDMA 심볼로  
 5 확산된다. 이후, 각각의 SC-FDMA 심볼에 대응되는 복소 심볼 열은 SC-FDMA 심볼 단위로 DFT 프리코딩 된다.

도 29c는 도 29a에서 변조기와 분주기의 처리 순서를 바꾼 것이다. 따라서, PUCCH 포맷 3을 위한 처리 과정은 서브프레임 레벨에서 조인트 채널 코딩과 분주가 수행되고, 각각의 슬롯 레벨에서 변조, DFT 프리코딩, 확산 순으로 수행될 수 있다.

10 도 29d는 도 29c에서 DFT 프리코더와 확산 블록의 처리 순서를 더 바꾼 것이다. 앞에서 말했듯이, 확산 블록의 기능은 DFT 프리코더로부터 출력된 DFT 심볼 열에 SC-FDMA 심볼 레벨에서 특정 상수를 곱하는 것과 동일하므로, 이들의 순서가 바뀌더라도 SC-FDMA 심볼에 맵핑되는 신호의 값은 동일하다. 따라서, PUCCH 포맷 3을 위한 신호 처리 과정은 서브프레임 레벨에서 조인트 채널 코딩과 분주가  
 15 수행되고, 각각의 슬롯 레벨에서 변조가 이뤄진다. 슬롯 별로 생성된 변조 심볼 열은 SC-FDMA 심볼 레벨에서 복수의 SC-FDMA 심볼로 확산되고, 각각의 SC-FDMA 심볼에 대응되는 변조 심볼 열은 SC-FDMA 심볼 단위로 DFT 프리코딩 순으로 된다. 이 경우, 변조 과정과 확산 과정은 하나의 기능 블록에 의해 수행될 수 있다. 일 예로, 코딩 비트를 변조하면서, 생성된 변조 심볼을 곧바로 SC-FDMA 심볼 레벨에서  
 20 확산시킬 수 있다. 다른 예로, 코딩 비트를 변조 시에 생성된 변조 심볼을 확산 코드의 사이즈에 대응되게 복사하고, 이들 변조 심볼과 확산 코드의 각 원소를 1대1로 곱할 수 있다.

도 29e는 본 실시예에 따른 PUCCH 포맷 3을 PUCCH 포맷 2(표준 CP)의 구조에 적용하는 경우를 예시하고, 도 29f는 본 실시예에 따른 PUCCH 포맷 3을 PUCCH 포맷 2(확장 CP)의 구조에 적용하는 경우를 예시한다. 기본적인 신호 처리 과정은 도 29a~29d를 참조하여 설명한 것과 동일하다. 다만, 기존 LTE의 PUCCH 포맷 2 구조를 재사용함에 따라, PUCCH 포맷 3에서 UCI SC-FDMA 심볼과 RS SC-FDMA 심볼의  
 25

개수/위치가 도 29a와 비교하여 달라진다.

표 14는 도시한 PUCCH 포맷 3에서 RS SC-FDMA 심볼의 위치를 나타낸다. 표준 순환 전치인 경우에 슬롯 내의 SC-FDMA 심볼은 7개(인덱스: 0~6)이고, 확장 순환 전치인 경우에 슬롯 내의 SC-FDMA 심볼은 6개(인덱스: 0~5)라고 가정한다.

5 【표 14】

| PUCCH 포맷 3 | RS의 SC-FDMA 심볼위치 |          | 비고              |
|------------|------------------|----------|-----------------|
|            | 표준 순환 전치         | 확장 순환 전치 |                 |
|            | 2, 3, 4          | 2, 3     | PUCCH 포맷 1을 재활용 |
|            | 1, 5             | 3        | PUCCH 포맷 2를 재활용 |

표 15~16은 SF 값에 따른 확산 코드를 예시한다. 표 15는 SF=5와 SF=3인 DFT 코드를 예시한다. 표 16은 SF=4와 SF=2인 Walsh 코드를 예시한다. DFT 코드는  $\bar{w}_m = [w_0 \ w_1 \ \dots \ w_{k-1}]$ , where  $w_k = \exp(j2\pi km / SF)$ 로 표현되는 직교 코드이다. 여기서, k는

10 DFT 코드의 사이즈 또는 SF 값을 나타내고, m은 0, 1, ..., SF-1이다. 아래의 표는 m을 직교 코드에 대한 인덱스로 사용한 경우를 예시한다.

【표 15】

| Index m | Orthogonal code $\bar{w}_m = [w_0 \ w_1 \ \dots \ w_{k-1}]$  |                                  |
|---------|--------------------------------------------------------------|----------------------------------|
|         | SF=5                                                         | SF=3                             |
| 0       | [1 1 1 1 1]                                                  | [1 1 1]                          |
| 1       | [1 $e^{j2\pi/5}$ $e^{j4\pi/5}$ $e^{j6\pi/5}$ $e^{j8\pi/5}$ ] | [1 $e^{j2\pi/3}$ $e^{j4\pi/3}$ ] |
| 2       | [1 $e^{j4\pi/5}$ $e^{j8\pi/5}$ $e^{j2\pi/5}$ $e^{j6\pi/5}$ ] | [1 $e^{j4\pi/3}$ $e^{j2\pi/3}$ ] |
| 3       | [1 $e^{j6\pi/5}$ $e^{j2\pi/5}$ $e^{j8\pi/5}$ $e^{j4\pi/5}$ ] |                                  |
| 4       | [1 $e^{j8\pi/5}$ $e^{j6\pi/5}$ $e^{j4\pi/5}$ $e^{j2\pi/5}$ ] |                                  |

【표 16】

| Index m | Orthogonal code |         |
|---------|-----------------|---------|
|         | SF=4            | SF=2    |
| 0       | [+1 +1 +1 +1]   | [+1 +1] |
| 1       | [+1 -1 +1 -1]   | [+1 -1] |

|   |                       |  |
|---|-----------------------|--|
| 2 | $[+1 \ +1 \ -1 \ -1]$ |  |
| 3 | $[+1 \ -1 \ -1 \ +1]$ |  |

코드 인덱스  $m$ 은 사전에 미리 지정되거나, 기지국으로부터 시그널링 될 수 있다. 일 예로, 코드 인덱스  $m$ 은 PDCCH를 구성하는 CCE 인덱스(예, 가장 작은 CCE 인덱스)와 묵시적(implicitly)으로 링크될 수 있다. 또한, 코드 인덱스  $m$ 은 PDCCH 또는 RRC 시그널링을 통해 명시적으로 지정될 수 있다. 또한, 코드 인덱스  $m$ 은 PDCCH 또는 RRC 시그널링을 통해 지정된 값으로부터 유추될 수 있다. 코드 인덱스  $m$ 은 서브프레임 단위, 슬롯 단위, 복수의 SC-FDMA 심볼 단위로 독립적으로 주어질 수 있다. 바람직하게, 코드 인덱스  $m$ 은 서브프레임 단위, 슬롯 단위, 복수의 SC-FDMA 심볼 단위로 변경될 수 있다. 즉, 코드 인덱스  $m$ 은 일정한 시간 구간 단위로 호핑될 수 있다.

도시하지는 않았지만, 셀-간 간섭 랜덤화를 위해 PCI(Physical Cell ID)에 상응하는 스크램블 코드(예, 골드 코드와 같은 PN 코드)를 이용한 셀-특정(cell-specific) 스크램블 혹은 단말-ID(예, RNTI)에 상응하는 스크램블 코드를 이용한 단말-특정(UE-specific) 스크램블이 추가적으로 적용될 수 있다. 스크램블은 전체 정보에 대해 수행되거나, SC-FDMA 심볼-내에서 또는 SC-FDMA 심볼-간에 수행되거나 이들 모두에서 수행될 수 있다. 전체 정보에 대한 스크램블은 분주 이전의 정보 비트 레벨, 코딩 비트 레벨, 변조 심볼 레벨에서 스크램블을 수행함으로써 구현될 수 있다. SC-FDMA 심볼-내 스크램블은 분주 이후에 변조 심볼 레벨 또는 DFT 심볼 레벨에서 스크램블을 수행함으로써 구현될 수 있다. 또한, SC-FDMA 심볼-간 스크램블은 확산 이후에 시간 도메인에서 SC-FDMA 심볼 레벨로 스크램블을 수행함으로써 구현될 수 있다.

또한, DFT 프리코더 이전 단계 CDM을 적용하여 단말 다중화를 도모할 수 있다. 일례로, DFT 전단은 시간 도메인 신호이므로 순환 쉬프트(circular shift or cyclic shift) 혹은 왈쉬 (또는 DFT) 확산을 통해 CDM을 구현할 수 있다. CDM 다중화는 정보 비트 레벨, 코딩 비트 레벨, 변조 심볼 레벨 중 어느 하나에서 수행될 수 있다. 구체적으로, SF=2 왈쉬 코드로 2명의 단말을 하나의 SC-FDMA 심볼에 다중화

하는 경우를 예시한다. 코딩 비트가 12비트인 경우, QPSK 변조를 수행하면,  $a_0 a_1 a_2 a_3 a_4 a_5$ 의 복소 신호가 생성된다. 각 단말의 제어 정보를  $[+1 +1]$   $[+1 -1]$ 의 Walsh 코드로 확산한 예는 다음과 같다.

- UE#0:  $[+1 +1]$ 을 적용.  $a_0 a_1 a_2 a_3 a_4 a_5 a_0 a_1 a_2 a_3 a_4 a_5$ 를 전송

5 - UE#1:  $[+1 -1]$ 을 적용.  $a_0 a_1 a_2 a_3 a_4 a_5 -a_0 -a_1 -a_2 -a_3 -a_4 -a_5$ 를 전송

이 경우, 인터리빙을 추가적으로 수행할 수 있다. 인터리빙은 확산 이전 또는 이후에 적용될 수 있다. 확산과 인터리빙을 모두 적용한 예는 다음과 같다.

- UE#0:  $[+1 +1]$ 을 적용.  $a_0 a_0 a_1 a_1 a_2 a_2 a_3 a_3 a_4 a_4 a_5 a_5$ 를 전송

- UE#1:  $[+1 -1]$ 을 적용.  $a_0, -a_0, a_1, -a_1, a_2, -a_2, a_3, -a_3, a_4, -a_4, a_5, -a_5$ 를 전송

10 DFT 프리코더 이전 단계에서의 확산 및/또는 인터리빙 후, 생성된 신호는 DFT 프리코딩 후 (필요한 경우, SC-FDMA 심볼 레벨에서 시간 확산을 추가로 거침) 해당 SC-FDMA 심볼의 부반송파에 맵핑된다.

도 30은 본 실시예에 따른 PUCCH 포맷 3의 다른 구조를 예시한다. 본 PUCCH 포맷 3의 구조는 도 29에서 예시한 구조와 기본적으로 동일하다. 다만, 서로 다른 코딩 비트가 각각의 슬롯으로 분주되는 대신, 동일한 코딩 비트가 슬롯 단위로 반복된다는 점에서 도 29의 구조와 상이하다. 이로 인해, 도 30의 신호 처리 블록은 분주기(divider)를 포함하지 않는다.

이하, 복수의 DL CC로부터 수신한 데이터에 대해 다중 ACK/NACK 비트를 전송하는 상황을 가정하여 단말에게 PUCCH 자원을 할당하는 방법에 대해 예시한다.

20 설명의 편의상, PUCCH 자원은 제어 정보 전송을 위한 자원 및/또는 RS 전송을 위한 자원을 포함한다. 편의상, 제어 정보 전송을 위한 (준) 직교 자원을 자원 A라고 하고, RS 전송을 위한 (준) 직교 자원을 자원 B라고 지칭한다. 자원 A는 PRB 인덱스와 확산 코드(예, Walsh 코드) 인덱스 중에서 적어도 하나를 포함하고, 자원 A에 대해 하나의 대표 논리 인덱스가 주어지고 그로부터 PRB 인덱스와 확산 코드

25 인덱스가 유추될 수 있다. 자원 B는 PRB 인덱스, 순환 쉬프트 인덱스와 직교 커버 인덱스 중에서 적어도 하나를 포함하고, 자원 B에 대해 하나의 대표 논리 인덱스가 주어지고 그로부터 PRB 인덱스, 순환 쉬프트 인덱스와 직교 커버 인덱스가 유추될

수 있다. 자원 A와 자원 B의 논리 인덱스들은 서로 링크될 수 있다. 또한, 자원 A 및 자원 B를 이루는 구체적인 자원들의 인덱스들도 서로 링크될 수 있다. 또한, 별도의 (대표) PUCCH 자원 인덱스가 정의하고, 이를 자원 A 및/또는 자원 B와 링크할 수 있다. 즉, 별도의 PUCCH 자원 인덱스로부터 자원 A 및/또는 자원 B를 유추할 수 있다.

첫 번째 자원 할당 방안으로, 자원 A 및/또는 자원 B를 모두 시그널링 할 수 있다. 일 예로, 자원 A와 자원 B를 모두 물리 제어 채널(예, PDCCH) 또는 RRC 시그널링을 통해 알려줄 수 있다. 이 때, 제어 정보 전송을 위한 자원 A 인덱스와 RS 전송을 위한 자원 B 인덱스는 각각 시그널링 되거나, 둘 중에서 하나만 시그널링 될 수 있다. 예를 들어, RS의 포맷과 인덱싱이 기존 LTE의 방법을 그대로 따른다면, RS를 위한 자원 B 인덱스만을 시그널링 할 수 있다. 제어 정보는 RS와 동일한 PRB에서 전송되는 것이 바람직하므로, RS를 위한 자원 B 인덱스로부터 제어 정보를 위한 PRB 인덱스를 유추하고, PRB 인덱스에 해당하는 PRB를 통해 제어 정보를 전송할 수 있다. 또한, 제어 정보에 사용되는 직교 코드 인덱스는 RS에 사용되는 직교 커버 인덱스 또는 순환 쉬프트 인덱스로부터 유추될 수 있다. 다른 예로, 별도의 PUCCH 자원 인덱스를 시그널링 하고 이로부터 자원 A 및/또는 자원 B를 유추할 수 있다. 즉, 별도의 PUCCH 자원 인덱스가 주어지면, 이로부터 제어 정보를 위한 PRB 및/또는 직교 커버 인덱스, RS를 위한 PRB, 직교 커버 인덱스 및/또는 순환 쉬프트 인덱스를 유추할 수 있다.

시그널링 오버헤드 및 자원의 효율적 사용을 위해, 상위 계층 시그널링(예, RRC 시그널링)을 통해 단말 또는 단말 그룹에게 복수의 PUCCH 후보 자원 (인덱스)를 알려주고, 물리 제어 채널(예, PDCCH)을 통해 특정 PUCCH 자원 (인덱스)를 지시할 수 있다. PUCCH 자원 (인덱스)은 앞에서 예시한 바와 같이, [자원 A 인덱스 및 자원 B 인덱스], [자원 A 인덱스 또는 자원 B 인덱스], 또는 [별도의 PUCCH 자원 인덱스]로 주어질 수 있다. 구체적으로, PUCCH 자원 인덱스는 DL 세컨더리 CC의 PDCCH를 통해 시그널링 될 수 있다. 캐리어 병합이 적용될 경우, UL 프라이머리 CC에서만 PUCCH가 전송되므로 굳이 DL 세컨더리 CC의 TPC(Transmit

Power Control)를 사용할 이유는 없다. 따라서, PUCCH 자원 (인덱스)는 DL 세컨더리 CC에서 전송되는 PDCCH의 TPC 필드를 통해 시그널링 될 수 있다.

두 번째 자원 할당 방안으로, 동적 ACK/NACK 자원 할당의 경우 기존 LTE의 묵시적(implicit) 방법을 재사용할 수 있다. 예를 들어, 특정 DL CC (예, Primary DL CC)의 DL 그랜트에 해당하는 PDCCH의 가장 작은(lowest) CCE 인덱스에 상응하면서  
 5 LTE 규칙( $n_r = n_{cce} + N_{PUCCH}^{(1)}$ )을 따르는 자원 인덱스를 유추할 수 있다.  $n_r$ 은 자원 A (및/또는 자원 B) 인덱스를 나타내고,  $n_{cce}$ 는 PDCCH를 구성하는 가장 작은 CCE 인덱스를 나타내며,  $N_{PUCCH}^{(1)}$ 는 상위 계층에 의해 설정되는 값을 나타낸다. 일  
 예로, RS 구간은 유추된 자원 인덱스에 해당하는 자원을 사용할 수 있다. 제어  
 10 정보의 경우, 유추된 자원 인덱스로부터 PRB 인덱스를 다시 유추한 후 해당 PRB에서 해당 자원(예, 확산 코드)을 이용하여 복수의 DL CC에 대한 ACK/NACK을 전송할 수 있다. 혹은, 제어 정보에 대한 자원 인덱스로부터 RS에 대한 자원 인덱스를 유추하는 경우, 제어 정보 구간에는 RS 자원(예, 순환 쉬프트, 직교 커버, PRB 인덱스의 조합) 중 순환 쉬프트 인덱스에 대응하는 자원이 사용되지 않으므로,  
 15 RS에 사용되는 순환 쉬프트 인덱스는 제어 정보에 대한 자원 인덱스로부터 유추될 수 없다. 이 경우, RS 자원의 순환 쉬프트 인덱스는 특정 값 (예,  $n_{cs}=0$ )으로 가정하여 사용할 수 있다.

다중 안테나 전송 방법을 이용하여 PUCCH를 전송하는 방안에 대해 설명한다. 편의상, 2Tx 전송 다이버시티 기법(transmit diversity scheme)을 설명하지만,  
 20 아래의 예시는 n-Tx 전송 다이버시티 기법에도 동일/유사하게 확장될 수 있다. 편의상, 앞에서 가정한 바와 같이, 제어 정보 전송을 위한 (준) 직교 자원을 자원 A라고 하고, RS 전송을 위한 (준) 직교 자원을 자원 B라고 지칭한다. 자원 A와 자원 B의 논리 인덱스들은 서로 링크될 수 있다. 예를 들어, 자원 B의 논리 인덱스가 주어지면 자원 A의 논리 인덱스가 자동적으로 주어질 수 있다. 또한, 자원 A와  
 25 자원 B에 대한 논리 인덱스들의 물리적 구성 방법은 서로 다를 수 있다. 크게 다음의 두 가지 경우가 존재한다.

1) 제어 정보가 모든 안테나 (포트)에서 동일 PRB를 통해 전송될 수 있다.

A. 제어 정보는 안테나 (포트)별로 선택된 2개의 서로 다른 자원 A(예, 서로 다른 인덱스의 Walsh 혹은 DFT 코드)를 통해 전송될 수 있다.

B. RS는 안테나 (포트)별로 선택된 2개의 서로 다른 자원 B(예, 순환 쉬프트와 DFT 커버의 조합)를 통해 전송될 수 있다.

5 2) 제어 정보가 안테나마다 서로 다른 PRB를 통해 전송될 수 있다. 일 예로, 제어 정보는 안테나 (포트) 0에서 PRB#4를 통해 전송되고, 안테나 (포트) 1에서 PRB#6을 통해 전송될 수 있다.

A. 서로 다른 안테나 (포트)를 통해 전송되는 제어 정보간에는 자원이 특별히 제약되지 않는다(즉, 서로 같아도 되고 달라도 된다).

10 B. 서로 다른 안테나 (포트)를 통해 전송되는 RS간에는 자원이 특별히 제약되지 않는다(즉, 서로 같아도 되고 달라도 된다).

다중 안테나 전송(예, 2Tx 전송) 모드에서, 제어 정보 전송을 위한 2개의 자원 A(예, 직교 코드)와 RS 전송을 위한 2개의 자원 B(예, 순환 쉬프트와 DFT 커버의 조합)은 미리 정의 되거나, 물리 제어 채널(예, PDCCH)/RRC 시그널링을 통해  
15 주어질 수 있다. 이 경우, 제어 정보와 RS를 위한 시그널링은 개별적으로 이루어질 수 있다. 또한, 어느 하나의 안테나 (포트)를 위한 자원 정보가 시그널링 되면, 다른 하나의 안테나 (포트)를 위한 자원 정보는 기-시그널링된 자원 정보로부터 유추될 수 있다. 일 예로, 제어 정보를 위한 확산 코드 인덱스  $m$ 은 사전에 미리 지정되거나, 기지국으로부터 시그널링 될 수 있다. 다른 예로, 확산 코드 인덱스  
20  $m$ 은 PDCCH를 구성하는 CCE 인덱스와 묵시적(implicitly)으로 링크될 수 있다. 또 다른 예로, 확산 코드 인덱스  $m$ 은 PDCCH 또는 RRC 시그널링을 통해 명시적으로 지정될 수 있다. 또 다른 예로, 확산 코드 인덱스  $m$ 은 RS를 위한 직교 코드 인덱스 또는 순환 쉬프트 인덱스와 링크될 수 있다. 한편, 확산 코드 인덱스  $m$ 은 서브프레임 단위, 슬롯 단위, 복수의 SC-FDMA 심볼 단위로 변경될 수 있다. 즉,  
25 확산 코드 인덱스  $m$ 은 일정한 시간 구간 단위(예, 슬롯)로 호핑될 수 있다.

### 실시예 2

도 31 및 32는 본 실시예에 따른 PUCCH 포맷 3의 구조 및 이를 위한 신호

처리 과정을 예시한다. 본 실시예는 제어 정보를 주파수 도메인에 인터리빙 방식과 로컬 방식으로 FDM 맵핑하는 경우를 예시한다. FDM 맵핑은 단말 다중화 혹은 안테나(포트) 다중화 등의 용도로 사용될 수 있다. FDM 맵핑은 예시로서, 본 실시예는 시간/주파수 도메인 순환 쉬프트 등을 이용한 CDM 맵핑에도 적용될 수 있다.

5           도 31을 참조하면, 채널 코딩 블록(channel coding block)은 정보 비트  $a_0$ ,  $a_1$ , ...,  $a_{M-1}$ (예, 다중 ACK/NACK 비트)를 채널 코딩하여 코딩 비트(encoded bit, coded bit or coding bit)(또는 코드워드)  $b_0$ ,  $b_1$ , ...,  $b_{N-1}$ 을 생성한다.  $M$ 은 정보 비트의 사이즈를 나타내고,  $N$ 은 코딩 비트의 사이즈를 나타낸다. 정보 비트는 상향링크 제어 정보(UCI), 예를 들어 다중 ACK/NACK을 포함한다. 여기서, 정보

10   비트  $a_0$ ,  $a_1$ , ...,  $a_{M-1}$ 는 정보 비트를 구성하는 UCI의 종류/개수/사이즈에 상관없이 조인트 코딩된다. 예를 들어, 정보 비트가 복수의 DL CC에 대한 다중 ACK/NACK을 포함하는 경우, 채널 코딩은 DL CC별, 개별 ACK/NACK 비트 별로 수행되지 않고, 전체 비트 정보를 대상으로 수행되며, 이로부터 단일 코드워드가 생성된다. 채널 코딩은 이로 제한되는 것은 아니지만 단순 반복(repetition), 단순

15   코딩(simplex coding), RM(Reed Muller) 코딩, 평처링된 RM 코딩, TBCC(Tail-biting convolutional coding), LDPC(low-density parity-check) 혹은 터보-코딩을 포함한다. 도시하지는 않았지만, 코딩 비트는 변조 차수와 자원 양을 고려하여 레이트-매칭(rate-matching) 될 수 있다. 레이트 매칭 기능은 채널 코딩 블록의 일부로 포함되거나 별도의 기능 블록을 통해 수행될 수 있다.

20           변조기(modulator)는 코딩 비트  $b_0$ ,  $b_1$ , ...,  $b_{N-1}$ 을 변조하여 변조 심볼  $c_0$ ,  $c_1$ , ...,  $c_{L-1}$ 을 생성한다.  $L$ 은 변조 심볼의 사이즈를 나타낸다. 변조 방법은 전송 신호의 크기와 위상을 변형함으로써 수행된다. 변조 방법은 예를 들어,  $n$ -PSK(Phase Shift Keying),  $n$ -QAM(Quadrature Amplitude Modulation)을 포함한다( $n$ 은 2 이상의 정수). 구체적으로, 변조 방법은 BPSK(Binary PSK), QPSK(Quadrature PSK),

25   8-PSK, QAM, 16-QAM, 64-QAM 등을 포함할 수 있다.

          분주기(divider)는 변조 심볼  $c_0$ ,  $c_1$ , ...,  $c_{L-1}$ 을 각 슬롯으로 분주한다. 변조 심볼을 각 슬롯으로 분주하는 순서/패턴/방식은 특별히 제한되지 않는다.



예를 들어, 분주기는 변조 심볼을 앞에서부터 순서대로 각각의 슬롯에 분주할 수 있다(로컬형 방식). 이 경우, 도시한 바와 같이, 변조 심볼  $c_0, c_1, \dots, c_{L/2-1}$ 은 슬롯 0에 분주되고, 변조 심볼  $c_{L/2}, c_{L/2+1}, \dots, c_{L-1}$ 은 슬롯 1에 분주될 수 있다. 또한, 변조 심볼은 각각의 슬롯으로 분주 시에 인터리빙 (또는 퍼뮤테이션) 5 될 수 있다. 예를 들어, 짝수 번째 변조 심볼은 슬롯 0에 분주되고 홀수 번째 변조 심볼은 슬롯 1에 분주될 수 있다. 변조 과정과 분주 과정은 순서가 서로 바뀔 수 있다.

DFT 프리코더(precoder)는 단일 반송파 파형(single carrier waveform)을 생성하기 위해 각각의 슬롯으로 분주된 변조 심볼에 대해 DFT 프리코딩(예, 10 6-포인트 DFT)을 수행한다. 도면을 참조하면, 슬롯 0에 분주된 변조 심볼  $c_0, c_1, \dots, c_{L/2-1}$ 은 DFT 심볼  $d_0, d_1, \dots, d_{L/2-1}$ 로 DFT 프리코딩 되고, 슬롯 1에 분주된 변조 심볼  $c_{L/2}, c_{L/2+1}, \dots, c_{L-1}$ 은 DFT 심볼  $d_{L/2}, d_{L/2+1}, \dots, d_{L-1}$ 로 DFT 프리코딩 된다. DFT 프리코딩은 상응하는 다른 선형 연산(linear operation) (예, walsh precoding)으로 대체될 수 있다.

15 확산 블록(spreading block)은 DFT가 수행된 신호를 SC-FDMA 심볼 레벨에서 (시간 도메인) 확산한다. SC-FDMA 심볼 레벨의 시간 도메인 확산은 확산 코드(시퀀스)를 이용하여 수행된다. 확산 코드는 준 직교 코드와 직교 코드를 포함한다. 직교 코드는 이로 제한되는 것은 아니지만, 왈쉬 코드, DFT 코드를 포함한다. 확산 코드 사이즈 (또는 확산 인자(Spreading Factor: SF))의 최대 값은 20 제어 정보 전송에 사용되는 SC-FDMA 심볼의 개수에 의해 제한된다. 일 예로, 한 슬롯에서 4개의 SC-FDMA 심볼이 제어 정보 전송에 사용되는 경우, 슬롯 별로 길이 4의 (준) 직교 코드( $w_0, w_1, w_2, w_3$ )가 사용될 수 있다. SF는 제어 정보의 확산도를 의미하며, 단말의 다중화 차수(multiplexing order) 또는 안테나 다중화 차수와 관련될 수 있다. SF는 1, 2, 3, 4, ...와 같이 시스템의 요구 조건에 따라 가변될 수 25 있으며, 기지국과 단말간에 미리 정의되거나, DCI 혹은 RRC 시그널링을 통해 단말에게 알려질 수 있다. 일 예로, SRS 등에 의해 제어 정보 전송을 위한 SC-FDMA 심볼이 평처링 되는 경우에 해당 슬롯의 제어 정보에는 SF=3인 확산 코드가 적용될

수 있다. 확산 코드의 예는 앞에서 예시한 표 15 및 16을 참조할 수 있다.

위의 과정을 거쳐 생성된 신호는 PRB 내의 부반송파에 맵핑된다. 실시예 1과 달리, 본 실시예의 경우, 확산된 신호는 각각의 SC-FDMA 심볼 내에서 불연속적으로 부반송파에 맵핑된다. 도 31은 확산된 신호가 SC-FDMA 심볼 내에 인터리빙 방식으로 맵핑된 경우를 도시하고, 도 32는 확산된 신호가 SC-FDMA 심볼 내에 로컬 방식으로 맵핑된 경우를 도시한다. 이 후, 부반송파에 맵핑된 주파수 도메인 신호는 IFFT를 거쳐 시간 도메인 신호로 변환된다. 시간 도메인 신호에는 CP가 추가되고, 생성된 SC-FDMA 심볼은 RF단을 통해 전송된다.

5개의 DL CC에 대한 ACK/NACK을 전송하는 경우를 가정하여 각 과정을 보다 구체적으로 예시한다. 각각의 DL CC가 2개의 PDSCH를 전송할 수 있는 경우, 이에 대한 ACK/NACK 비트는 DTX 상태를 포함하는 경우 12비트일 수 있다. QPSK 변조, SF=4 시간 확산 및 불연속 맵핑을 가정할 경우, (레이트 매칭 후의) 코딩 블록 사이즈는 24 비트일 수 있다. QPSK 변조 후, 코딩 비트는 12개의 QPSK 심볼로 변조되고, 생성된 QPSK 심볼은 6개씩 각 슬롯으로 분주된다. 각 슬롯에서 6개의 QPSK 심볼은 6-포인트 DFT 연산을 통해 6개의 DFT 심볼로 변환된다. 각 슬롯에서 6개의 DFT 심볼은 시간 도메인에서 SF=4 확산 코드를 이용하여 4개의 SC-FDMA 심볼로 확산되어 맵핑된다. 12개의 비트가 [2비트\*6개의 부반송파\*8개의 SC-FDMA 심볼]을 통해 전송되므로, ACK/NACK 정보에 대한 코딩 레이트는  $0.125(=12/96)$ 가 된다. 또한, SF=4인 경우, 1PRB 당 최대 8명의 단말을 다중화 할 수 있다.

20 DFT 심볼을 주파수 도메인에 맵핑 시에 부반송파 간격을 2칸에서 3칸으로 하면, 최대 12명의 단말이 다중화 될 수 있고, 부반송파 간격을 4칸/6칸 간격으로 하면 각각 16/24명의 단말이 다중화 될 수 있다. 이 때, RS는 기존 LTE에서 사용했던 SF=3의 DFT 코드와 순환 쉬프트를 적용할 수 있다. 기존 LTE에서 Walsh SF=4인 경우,  $[1 \ 1 \ -1 \ -1]$ 는 RS의 SF=3에 의해 다중화 차수가 제한되어 사용되지 않았지만 본 발명에서는 다시 사용되도록 정의할 수 있다.

도시하지는 않았지만, 셀-간 간섭 랜덤화를 위해 PCI(Physical Cell ID)에 상응하는 스크램블 코드(예, 골드 코드와 같은 PN 코드)를 이용한

셀-특정(cell-specific) 스크램블 혹은 단말-ID(예, RNTI)에 상응하는 스크램블 코드를 이용한 단말-특정(UE-specific) 스크램블이 추가적으로 적용될 수 있다. 스크램블은 전체 정보에 대해 수행되거나, SC-FDMA 심볼-내에서 또는 SC-FDMA 심볼-간에 수행되거나 이들 모두에서 수행될 수 있다. 전체 정보에 대한  
 5 스크램블은 분주 이전의 정보 비트 레벨, 코딩 비트 레벨, 변조 심볼 레벨에서 스크램블을 수행함으로써 구현될 수 있다. SC-FDMA 심볼-내 스크램블은 분주 이후에 변조 심볼 레벨 또는 DFT 심볼 레벨에서 스크램블을 수행함으로써 구현될 수 있다. 또한, SC-FDMA 심볼-간 스크램블은 확산 이후에 시간 도메인에서 SC-FDMA 심볼 레벨로 스크램블을 수행함으로써 구현될 수 있다.

10 또한, DFT 프리코더 이전 단계 CDM을 적용하여 단말 다중화를 도모할 수 있다. 일례로, DFT 전단은 시간 도메인 신호이므로 순환 쉬프트(circular shift or cyclic shift) 혹은 왈쉬 (또는 DFT) 확산을 통해 CDM을 구현할 수 있다. CDM 다중화는 정보 비트 레벨, 코딩 비트 레벨, 변조 심볼 레벨 중 어느 하나에서 수행될 수 있다. 구체적으로, SF=2 왈쉬 코드로 2명의 단말을 하나의 SC-FDMA 심볼에 다중화  
 15 하는 경우를 예시한다. 코딩 비트가 6비트인 경우, QPSK 변조를 수행하면,  $a_0, a_1, a_2$ 의 복소 신호가 생성된다. 각 단말의 제어 정보를 [+1 +1] [+1 -1]의 왈쉬 코드로 확산 한 예는 다음과 같다.

- UE#0: [+1 +1]을 적용.  $a_0, a_1, a_2, a_0, a_1, a_2$ 를 전송
- UE#1: [+1 -1]을 적용.  $a_0, a_1, a_2, -a_0, -a_1, -a_2$ 를 전송

20 이 경우, 인터리빙을 추가적으로 수행할 수 있다. 인터리빙은 확산 이전 또는 이후에 적용될 수 있다. 확산과 인터리빙을 모두 적용한 예는 다음과 같다.

- UE#0: [+1 +1]을 적용.  $a_0, a_0, a_1, a_1, a_2, a_2$ 를 전송
- UE#1: [+1 -1]을 적용.  $a_0, -a_0, a_1, -a_1, a_2, -a_2$ 를 전송

도 33 및 34는 본 실시예에 따른 PUCCH 포맷 3의 다른 구조를 예시한다. 본  
 25 PUCCH 포맷 3의 구조는 도 31 및 32에서 예시한 구조와 기본적으로 동일하다. 다만, 서로 다른 코딩 비트가 각각의 슬롯으로 분주되는 대신, 동일한 코딩 비트가 슬롯 단위로 반복된다는 점에서 도 31 및 32의 구조와 상이하다. 이로 인해, 도 33 및

34는 분주기(divider)를 포함하지 않는다.

이하, 복수의 DL CC로부터 수신한 데이터에 대해 다중 ACK/NACK 비트를 전송하는 상황을 가정하여 단말에게 자원을 할당하는 방법에 대해 예시한다. 설명의 편의상, 제어 정보 전송을 위한 (준) 직교 자원을 자원 A라고 하고, RS 전송을 위한 (준) 직교 자원을 자원 B라고 지칭한다. 자원 A는 PRB 인덱스, 확산 코드(예, 왈쉬 코드) 인덱스, 및 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스) 중에서 적어도 하나를 포함하고, 자원 A에 대해 하나의 대표 논리 인덱스가 주어지고 그로부터 PRB 인덱스, 확산 코드 인덱스, 및 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스) 중에서 적어도 하나가 유추될 수 있다. 자원 B는 PRB 인덱스, 순환 쉬프트 인덱스와 직교 커버 인덱스 중에서 적어도 하나를 포함하고, 자원 B에 대해 하나의 대표 논리 인덱스가 주어지고 그로부터 PRB 인덱스, 순환 쉬프트 인덱스와 직교 커버 인덱스가 유추될 수 있다. 자원 A와 자원 B의 대표 논리 인덱스들은 서로 링크될 수 있다. 또한, 자원 A 및 자원 B를 이루는 세부 자원들의 인덱스들도 서로 링크될 수 있다.

15 첫 번째 자원 할당 방안으로, 자원 A와 자원 B를 모두 시그널링 할 수 있다. 일 예로, 자원 A와 자원 B를 모두 물리 제어 채널(예, PDCCH) 또는 RRC 시그널링을 통해 알려줄 수 있다. 이 때, 제어 정보 전송을 위한 자원 A 인덱스와 RS 전송을 위한 자원 B 인덱스는 각각 시그널링 되거나, 둘 중에서 하나만 시그널링 될 수 있다. 예를 들어, RS의 포맷과 인덱싱이 기존 LTE의 방법을 그대로 따른다면, RS를 20 위한 자원 B 인덱스만을 시그널링 할 수 있다. 제어 정보는 RS와 동일한 PRB에서 전송되는 것이 바람직하므로, RS를 위한 자원 B 인덱스로부터 제어 정보를 위한 PRB 인덱스를 유추하고, PRB 인덱스에 해당하는 PRB를 통해 제어 정보를 전송할 수 있다. 또한, 제어 정보에 사용되는 직교 코드 인덱스는 RS에 사용되는 직교 커버 인덱스로부터 유추될 수 있다. 또한, 자원 A의 주파수 인자에 따른 부반송파 25 쉬프트(또는 오프셋, 인덱스)는 RS에서 사용되는 순환 쉬프트 인덱스로부터 유추될 수 있다. 다른 예로, 자원 A의 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스)는 RRC 시그널링 될 수 있다. 여기에서, 자원 A의 주파수 인자(혹은 그에

상응하는 선형 연산, 예를 들어 주파수 인자의 역수)는 RRC 시그널링 되거나 DL CC의 개수에 따라 묵시적으로 결정될 수 있다. 즉, 주파수 인자는 시스템에 의해 설정(configuration)되거나 미리 지정될 수 있다.

한편, RS 구간에도 제어 정보와 동일하게 FDM 맵핑을 적용할 수 있다. 한  
5 가지 차이는, 제어 정보의 경우에는 DFT 프리코딩을 적용하여 낮은 PAPR/CM의 신호를 생성하는 반면, RS의 경우에는 이미 지정된 낮은-CM 시퀀스를 사용하기 때문에 DFT 프리코더 없이 주파수 도메인에서 바로 생성될 수 있다(즉, DFT 프리코더가 생략될 수 있다). 다만, 기술적으로는 FDM 맵핑보다는 순환 쉬프트를 이용하는 CDM 맵핑을 RS 구간에 적용하는 것이 다음 이유로 더 바람직할 수 있다.

10 - RS에 FDM 맵핑을 사용하는 경우 다양한 길이의 시퀀스 설계가 필요하다. 즉, 기존 LTE에서 RS를 위한 가장 작은 시퀀스 길이는 12인데, 주파수 인자(FF)(또는 부반송파 간격)가 2인 경우 길이 6의 새로운 시퀀스 설계가 필요하다.

- RS에 FDM 맵핑을 사용하는 경우 특정 주파수 포지션의 채널을 추정하고 다른  
15 부분에 대해서는 내삽(interpolation)을 수행하므로 높은 주파수 선택적 채널에서는 채널 추정 성능이 열화될 수 있다. 그러나, CDM 맵핑의 경우에는 RS가 모든 주파수 영역을 커버하므로 그러한 성능 열화가 없다.

두 번째 자원 할당 방안으로, 동적 ACK/NACK 자원 할당의 경우에 기존 LTE의 묵시적(implicit) 방법을 재사용할 수 있다. 예를 들어, 특정 DL CC (예, Primary DL CC)의 DL 그랜트에 해당하는 PDCCH의 가장 작은(lowest) CCE 인덱스에 상응하면서  
20 LTE 규칙( $n_r = n_{cce} + N_{PUCCH}^{(1)}$ )을 따르는 자원 인덱스를 유추할 수 있다.  $n_r$ 은 자원 A (및/또는 자원 B) 인덱스를 나타내고,  $n_{cce}$ 는 PDCCH를 구성하는 가장 작은 CCE 인덱스를 나타내며,  $N_{PUCCH}^{(1)}$ 는 상위 계층에 의해 설정되는 값을 나타낸다. 일  
예로, RS 구간은 유추된 자원 인덱스에 해당하는 자원 인덱스를 따를 수 있다. 제어  
정보의 경우, 유추된 자원 인덱스로부터 PRB 인덱스를 다시 유추한 후 해당  
25 PRB에서 해당 자원(예, 확산 코드 및/또는 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스))을 이용하여 복수의 DL CC에 대한 ACK/NACK을 전송할 수 있다. 혹은, 제어 정보에 대한 자원 인덱스로부터 RS에 대한 자원 인덱스를

유추하는 경우, 제어 정보 구간에는 RS 자원(예, 순환 쉬프트, 직교 커버, PRB 인덱스의 조합) 중 순환 쉬프트 인덱스에 대응하는 자원이 사용되지 않으므로, RS에 사용되는 순환 쉬프트 인덱스는 제어 정보에 대한 자원 인덱스로부터 유추될 수 없다. 이 경우, RS 자원의 순환 쉬프트 인덱스는 특정 값 (eg.  $n_{cs}=0$ ) 으로 가정하여 사용할 수 있다.

도 35~41은 본 발명의 실시예에 따라 자원 인덱스를 정의하는 방법을 예시한다. 도 35~41은 제어 정보를 위한 자원 인덱스(즉, 자원 A 인덱스)를 부반송파 맵핑 패턴/위치(예, 부반송파 인덱스 또는 오프셋)와 확산 코드(예, 직교 코드)의 조합으로 정의하는 경우를 위주로 예시하였다. 제어 정보 전송을 위한 PRB는 RS를 위한 PRB가 확인되면 동일한 PRB로 설정될 수 있다. 다른 예로, 제어 정보 전송을 위한 PRB는 물리 제어 채널(예, PDCCH)/RRC 시그널링 될 수 있다. 한편, 본 예에서 제어 정보를 위한 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스)은 RS의 순환 쉬프트 인덱스로부터 유추될 수 있다. 다른 예로, 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스)은 RRC 시그널링 될 수 있다. 여기에서, 주파수 인자는 RRC 시그널링 되거나 DL CC의 개수에 따라 묵시적으로 결정될 수 있다. 즉, 주파수 인자는 시스템에 의해 설정(configuration)되거나 미리 지정될 수 있다. 이 경우, 제어 정보를 위한 채널 자원은 세부 자원의 조합(예, [PRB, 확산 코드] 또는 [PRB, 확산 코드, 주파수 인자])을 지시하기 위한 대표 인덱스는 따로 정의되지 않을 수 있다.

도 35~41을 참조하면, 박스 안의 숫자는 자원 인덱스(즉, 제어 정보 전송을 위한 자원 A 인덱스)를 의미한다. 본 예의 경우, 제어 정보를 위한 자원 인덱스는 [직교 코드 인덱스, 부반송파 쉬프트(또는 오프셋, 인덱스)]와 링크된다. 따라서, 제어 정보는 자원 인덱스에 대응되는 직교 코드를 이용하여 SC-FDMA 심볼 레벨에서 확산되고, 자원 인덱스에 대응되는 부반송파에 맵핑된다. 도 35~41은 자원 인덱스를 주파수 자원 (부반송파 인덱스)이 증가하는 순으로 카운트하였지만, 먼저 직교 코드 인덱스 축을 따라 카운트할 수도 있다. 도 35b, 도 36b, 도 37b, 도 38b, 도 39b 및 도 40b는 RS 다중화 차수(multiplexing order)에 의해 제어 정보를 위한

자원 인덱싱이 제한 받는 것을 나타낸다. 예를 들어, RS 다중화 차수가 3이라고 가정하고, 제어 정보 전송을 위해 SF=4인 왈쉬 코드를 사용한다고 가정할 경우, 기존 LTE와 같이 [+1 +1 -1 -1](자원 인덱스 3)이 사용되지 않을 수 있다.

본 예에서 설명한 자원 인덱스 값은 상대 값(예, 오프셋)일 수 있다. 예를 들어, 기존 LTE에서는 밴드의 가장 바깥 쪽에 PUCCH 포맷 2/2a/2b가 전송될 수 있고, 그 안쪽으로 PUCCH 포맷 1/1a/1b와 2/2a/2b가 공존하는 1PRB가 있을 수 있으며, 그 안쪽으로 PUCCH 포맷 1/1a/1b가 전송될 수 있다. PUCCH 포맷 1/1a/1b를 위한 PRB와 PUCCH 포맷 2/2a/2b를 위한 PRB가 서로 공존하는 경우(LTE에서는 오직 한 PRB만이 이러한 것을 허용함), 해당 PRB에서 HARQ-ACK/NACK 자원 개수가 M이라면 도면에 있는 숫자 n은 실질적으로 M+n을 나타낼 수 있다 여기서, 각 주파수 자원(예, 주파수 인자) 혹은 직교 코드 인덱스는 SC-FDMA 심볼 레벨/슬롯 레벨에서 셀-특정/단말-특정하게 호핑될 수 있다.

도 41은 직교 자원 인덱스를 직교 코드 인덱스 별로 스테거링(staggering) 또는 주파수 축으로 따라 순환 쉬프트 시키는 경우를 예시한다. 본 예는 도 37a에서 자원 인덱스를 직교 코드 인덱스 별로 1개의 부반송파씩 스테거링을 적용한 경우를 나타낸다. 순환 쉬프트 혹은 직교 코드 인덱스는 SC-FDMA 심볼 레벨/슬롯 레벨에서 셀-특정/단말-특정하게 호핑될 수 있다.

도 42는 RS를 위한 자원 인덱싱 방법에 대해 설명한다. RS를 위한 자원 인덱싱은 기존 LTE에 정의된 방법을 따를 수 있다.

도 42를 참조하면, 박스 안의 숫자는 자원 인덱스(즉, RS 전송을 위한 자원 B의 인덱스)를 의미한다. 본 예의 경우, RS를 위한 자원 인덱스는 [순환 쉬프트 값, 직교 코드 인덱스]와 링크된다. 따라서, RS 시퀀스는 자원 인덱스에 대응하는 값 만큼 주파수 축을 따라 순환 쉬프트 되고 자원 인덱스에 대응되는 직교 코드로 시간 도메인에서 커버링된다. 도면에서,  $4_{\text{shift}}^{\text{PUCCH}}$ 는 순환 쉬프트 간격을 의미하며 사용되는 순환 쉬프트 값은  $c \cdot 4_{\text{shift}}^{\text{PUCCH}}$  일 수 있다(c는 양의 정수). 순환 쉬프트로 인한 위상 쉬프트 값은  $\alpha(n_s, l) = 2\pi \cdot n_{cs}(n_s, l) / N_{sc}^{\text{RB}}$ 로 주어질 수 있다.  $n_s$ 는 슬롯 인덱스이고, l은 SC-FDMA 심볼 인덱스이며,  $n_{cs}(n_s, l)$ 는 순환 쉬프트 값이고,  $N_{sc}^{\text{RB}}$ 는

자원 블록을 이루는 부반송파 개수이다.

본 예에서, RS를 위한 자원 인덱스는 순환 쉬프트 축을 따라 먼저 카운트 되었지만, 직교 코드 축을 따라 먼저 카운트될 수도 있다.

5 RS의  $4_{\text{shift}}^{\text{PUCCH}}$  와 제어 정보의 주파수 인자(혹은 그에 상응하는 선형 연산, 예를 들어 주파수 인자의 역수)는 물리 제어 채널(예, PDCCH) 또는 RRC 시그널링을 통해 각각 시그널링 될 수 있다.

또한, 제어 정보 구간의 자원 인덱싱은 RS 구간의 자원 인덱싱에 상응할 수 있다. 이 경우, 제어 정보 자원 인덱스 혹은 RS 자원 인덱스 중 어느 하나만을 단말에게 물리 제어 채널(예, PDCCH)/RRC 시그널링을 통해 알려주고, 나머지 자원  
10 인덱스는 그로부터 유추될 수 있다. 예를 들어, 주파수 인자는 RS에서 사용되는 순환 쉬프트에 관한 정보(예, 순환 쉬프트 간격)로부터 유추될 수 있다. 만약, 종래의  $4_{\text{shift}}^{\text{PUCCH}}$  의 시그널링을 그대로 재사용 하는 경우, 한번의  $4_{\text{shift}}^{\text{PUCCH}}$  시그널링으로 RS를 위한  $4_{\text{shift}}^{\text{PUCCH}}$  와 제어 정보를 위한 주파수 인자 (간격)를 모두 지정할 수 있다. 구체적으로, 도 42의 자원 인덱싱과 도 35b, 도 36b, 도 37b, 도 38b, 도 39b 및  
15 도 40b의 자원 인덱싱과 각각 연관 지어질 수 있다.

표 17은  $4_{\text{shift}}^{\text{PUCCH}}$  와 주파수 인자의 맵핑 예를 나타낸다.

【표 17】

| $4_{\text{shift}}^{\text{PUCCH}}$ | Frequency Factor (FF) |
|-----------------------------------|-----------------------|
| 1                                 | 1                     |
| 2                                 | 2                     |
| 3                                 | 3                     |
| 4                                 | 4                     |
| 6                                 | 6                     |
| 12                                | 12                    |

표 18은 가용 자원 수(즉, 다중화 차수)를 고려한  $4_{\text{shift}}^{\text{PUCCH}}$  와 주파수 인자의  
20 맵핑 예를 나타낸다. 예를 들어, 한 SC-FDMA 심볼 내에서 순환 쉬프트로 인한 다중화 차수가 6인 경우,  $4_{\text{shift}}^{\text{PUCCH}} = 2$  와 FF=6이 페어링 될 수 있다.



【표 18】

| $A_{\text{shift}}^{\text{PUCCH}}$ | Frequency Factor (FF) | Multiplexing order due to circular shift only |
|-----------------------------------|-----------------------|-----------------------------------------------|
| 1                                 | 12                    | 12                                            |
| 2                                 | 6                     | 6                                             |
| 3                                 | 4                     | 4                                             |
| 4                                 | 3                     | 3                                             |
| 6                                 | 2                     | 2                                             |
| 12                                | 1                     | 1                                             |

다른 예로, 주파수 인자는 RRC 시그널링 되거나 DL CC의 개수에 따라 묵시적(implicit)으로 결정될 수 있다. 주파수 인자가 DL CC의 개수에 따라 묵시적으로 변경되는 것에 대한 일례를 든다. 보다 구체적으로, 주파수 인자는 구성된(configured) DL CC의 개수에 따라 묵시적으로 결정되거나 활성화된(activated) DL CC의 개수에 따라 묵시적으로 결정될 수 있다. 예를 들어, 5개의 구성된 (또는 활성화된) DL CC를 위한 주파수 인자는 2로 미리 지정하여 사용할 수 있다. 4,3,2,1개의 구성된 (또는 활성화된) DL CC를 위한 주파수 인자는 각각 3,4,6,12와 같이 묵시적으로 지정하여 사용할 수 있다.

도 43a는 본 실시예에 따라 제어 정보를 다중 안테나를 통해 전송하기 위한 신호 처리 과정을 예시한다. 도 43a를 참조하면, 전체적인 흐름은 실시예 1 및 2에서 도 29~34를 참조하여 설명한 것과 유사하므로 주 차이점인 TxD(Transmit Diversity) 맵퍼를 위주로 설명한다. TxD 맵퍼는 다중 안테나 (포트)를 통해 제어 정보를 전송하기 위한 자원 할당/MIMO(Multiple Input Multiple Output) 프리코딩/프로세스 등의 과정을 수행한다.

이하, TxD 맵퍼를 이용하여 PUCCH를 다중 안테나 모드로 전송하는 방안에 대해 예시한다. 편의상, 2Tx 전송 다이버시티 기법(transmit diversity scheme)을 설명하지만, 아래의 예시는 n-Tx 전송 다이버시티 기법에도 동일/유사하게 확장될 수 있다. 편의상, 앞에서와 같이, 제어 정보 전송을 위한 (준) 직교 자원을 자원 A라고 하고, RS 전송을 위한 (준) 직교 자원을 자원 B라고 지칭한다. 자원 A와 자원 B의 논리 인덱스들은 서로 링크될 수 있다. 예를 들어, 자원 B의 논리 인덱스가

주어진다면 자원 A의 논리 인덱스가 자동적으로 주어질 수 있다. 또한, 자원 A와 자원 B에 대한 논리 인덱스들의 물리적 구성 방법은 서로 다를 수 있다. 크게 다음의 두 가지 경우가 존재한다.

1) 제어 정보가 모든 안테나 (포트)에서 동일 PRB를 통해 전송될 수 있다.

- 5        A. 제어 정보는 안테나 (포트)별로 선택된 2개의 서로 다른 자원 A(예, 직교 코드, 및 주파수 인자에 따른 부반송파 쉬프트(또는 오프셋, 인덱스)의 조합)를 통해 전송될 수 있다. 예를 들어, 직교 코드는 왈쉬 코드, DFT 코드를 포함한다. 주파수 인자는  $N_{sc}/N_{freq}$  또는 이의 역수로 주어질 수 있다.  $N_{sc}$ 는 PRB 내의 부반송파 개수를 나타내고,  $N_{freq}$ 는 PRB 내에서
- 10        제어 정보 전송에 사용되는 부반송파 개수를 나타낸다.
- B. RS는 안테나 (포트)별로 선택된 2개의 서로 다른 자원 B(예, 순환 쉬프트와 DFT 커버의 조합)를 통해 전송될 수 있다.

2) 제어 정보가 안테나마다 서로 다른 PRB를 통해 전송될 수 있다. 일 예로, 제어 정보는 안테나 (포트) 0에서 PRB#4를 통해 전송되고, 안테나 (포트) 1에서

15        PRB#6을 통해 전송될 수 있다.

- A. 서로 다른 안테나 (포트)를 통해 전송되는 제어 정보간에는 자원이 특별히 제약되지 않는다(즉, 서로 같아도 되고 달라도 된다).
- B. 서로 다른 안테나 (포트)를 통해 전송되는 RS간에는 자원이 특별히 제약되지 않는다(즉, 서로 같아도 되고 달라도 된다).

- 20        다중 안테나 전송(예, 2Tx 전송) 모드에서, 제어 정보 전송을 위한 2개의 자원 A(예, 직교 코드, 및 주파수 인자에 따른 부반송파 포지션(예, 쉬프트, 오프셋 또는 인덱스)의 조합)와 RS 전송을 위한 2개의 자원 B(예, 순환 쉬프트와 DFT 커버의 조합)은 미리 정의 되거나, 물리 제어 채널(예, PDCCH) 또는 RRC 시그널링을 통해 주어질 수 있다. 이 경우, 제어 정보와 RS를 위한 시그널링은
- 25        개별적으로 이루어질 수 있다. 또한, 어느 하나의 안테나 (포트)를 위한 자원 정보가 시그널링 되면, 다른 하나의 안테나 (포트)를 위한 자원 정보는 기-시그널링 된 자원 정보로부터 유추될 수 있다. 일 예로, 코드 인덱스  $m$  및/또는

주파수 인자에 따른 부반송파 위치션(예, 쉬프트, 오프셋 또는 인덱스)는 사전에 미리 지정되거나, 기지국으로부터 시그널링 될 수 있다. 다른 예로, 코드 인덱스 m 및/또는 주파수 인자에 따른 부반송파 위치션(예, 쉬프트, 오프셋 또는 인덱스)는 PDCCH를 구성하는 CCE 인덱스와 묵시적(implicitly)으로 링크될 수 있다. 또 다른

5 예로, 코드 인덱스 m 및/또는 주파수 인자에 따른 부반송파 위치션(예, 쉬프트, 오프셋 또는 인덱스)는 PDCCH 또는 RRC 시그널링을 통해 명시적으로 지정될 수 있다. 한편, 코드 인덱스 m 및/또는 주파수 인자에 따른 부반송파 위치션(예, 쉬프트, 오프셋 또는 인덱스)는 서브프레임 단위, 슬롯 단위, 복수의 SC-FDMA 심볼

10 단위로 변경될 수 있다. 즉, 코드 인덱스 m 및/또는 주파수 인자에 따른 부반송파 위치션(예, 쉬프트, 오프셋 또는 인덱스)는 일정한 시간 구간 단위(예, 슬롯)로 호핑될 수 있다.

만약, RS 구간의 다중화 차수가 제어 정보 구간의 다중화 차수보다 2배 이상이라고 한다면, 다음과 같은 2Tx 전송 다이버시티 기법을 적용할 수 있다. 이때 RS 구간의 자원(CS+OC+PRB)들 중 2개는 2개의 전송 안테나 각각의 채널

15 추정을 위해 사용될 수 있고, 제어 정보 구간에는 1개의 자원(부반송파 위치션+OC+PRB) 만을 사용할 수 있다.

전송 다이버시티 기법의 다른 예로, 주파수 도메인에서 DFT 프리코더의 출력 값에 알라무티 방법(alamouti scheme)을 적용할 수 있다. 알라무티 방법은 다음과 같은 행렬로 표현이 가능하다.

20 【수학식 10】

$$\begin{pmatrix} s_1 & -s_2^* \\ s_2 & s_1^* \end{pmatrix}$$

여기에서, 컬럼 0과 컬럼 1은 각각 안테나 (포트) 0과 안테나 (포트) 1로 전송되는 신호 벡터를 의미하며, 로우 0과 로우 1은 각각 제1 부반송파와 제2 부반송파로 전송되는 복소 신호 벡터를 의미한다. \*는 복소 공액 연산(complex conjugate operation)을 나타낸다. 위의 행렬로부터 선형 변환(linear transformation)된 어떤 형태도 본 발명에 적용될 수 있다.

25

본 발명의 실시예에 따른 PUCCH 포맷에 알라무티 방법을 단순히 적용하면, 안테나 (포트) 1의 SC-FDMA 심볼에 맵핑되는 DFT 심볼의 순서가 2개의 DFT 심볼 단위로 뒤바뀐다. 예를 들어, 안테나 (포트) 0의 SC-FDMA 심볼에는  $d_0, d_1, d_2, d_3$ 이 맵핑되는 반면, 안테나 (포트) 1의 SC-FDMA 심볼에는  $-d_1^*, d_0^*, -d_3^*, d_2^*$ 가 맵핑된다. 이로 인해, 안테나 (포트) 1에 맵핑되는 신호의 단일 반송파 특성이 깨지므로 안테나 (포트) 1에서 CM이 올라가는 문제가 생긴다.

도 43b 및 43b를 참조하여, 알라무티 방법을 적용하는 경우에도 CM 증가를 야기하지 않는 다중 안테나 코딩 방안을 추가로 설명한다. 편의상, 도 43b 및 43b는 도 43의 신호 처리 과정에서 확산 과정부터 도시하였다.

도 43b 및 43b를 참조하면, 제어 정보를 안테나 (포트) 0에 맵핑할 때에는 DFT 프리코딩 후 복소 신호를 그대로 부반송파에 맵핑한다. 반면, 제어 정보를 안테나 (포트) 1에 맵핑할 때에는 (1) SC-FDMA 심볼 내의 부반송파에 역 순서로 맵핑 (2) 복소 공액 연산(complex conjugate operation) (3) 교대로 마이너스 부호(alternative minus sign) 부가를 수행한다. (1)~(3)의 순서는 예시적이며, 이들 간의 순서는 변경될 수 있다. 본 방안은 명세서 전반에 걸쳐서 동일한 방법으로 적용될 수 있다. 예를 들어, 도 29 또는 도 30을 참조하면, 제1 안테나 (포트) 및 제2 안테나 (포트)를 통해 전송되는 SC-FDMA 심볼에 맵핑되는 복소 심볼 열은 다음과 같이 주어질 수 있다.

#### 【수학식 11】

제1 안테나 (포트):  $a_k$

제2 안테나 (포트):  $(-1)^{\text{mod}(k,2)} \cdot \text{conj}(a_{11-k})$

여기에서,  $a_k$  는 SC-FDMA 심볼의 부반송파에 맵핑되는 복소 심볼 열을 나타내고,  $k$ 는 복소 심볼 인덱스를 나타낸다(0~11).  $\text{mod}(a,b)$ 는  $a$ 를  $b$ 로 나눈 나머지를 나타낸다.  $\text{conj}(a)$ 는  $a$ 의 복소 공액 값을 나타낸다.

수학식 12는 복소 신호가 SC-FDMA 심볼 내의 부반송파에 모두 맵핑되는 경우를 가정한다. 도 31~34와 같이 주파수 인자가 사용되는 경우를 고려하면, 수학식 11은 다음과 같이 일반화 될 수 있다.

## 【수학식 12】

제1 안테나 (포트):  $a_k$

제2 안테나 (포트):  $(-1)^{\text{mod}(k,2)} \cdot \text{conj}(a_{n-k})$  또는  $(-1)^{\text{mod}(k+1,2)} \cdot \text{conj}(a_{n-k})$

여기에서,  $n$ 은 SC-FDMA 심볼 내의 부반송파에 맵핑되는 복소 심볼 열( $a_k$ )의

5 길이-1을 나타낸다(예,  $0 \leq n \leq 11$ ).

또한, 제1 안테나 (포트) 또는 제2 안테나 (포트)의 SC-FDMA 심볼에 맵핑되는 복소 심볼 열은 주파수 방향으로 순환 쉬프트(예, 복소 심볼 열 길이의 반만큼 쉬프트) 될 수 있다. 표 19~21은 본 실시예에 따라 알라무티를 적용한 경우를 예시한다.

10 【표 19】

| SC-FDMA symbol   | Subcarrier index |            |          |         |          |         |          |         |          |         |          |          |
|------------------|------------------|------------|----------|---------|----------|---------|----------|---------|----------|---------|----------|----------|
|                  | 0                | 1          | 2        | 3       | 4        | 5       | 6        | 7       | 8        | 9       | 10       | 11       |
| Antenna (port) 0 | $a_0$            | $a_1$      | $a_2$    | $a_3$   | $a_4$    | $a_5$   | $a_6$    | $a_7$   | $a_8$    | $a_9$   | $a_{10}$ | $a_{11}$ |
| Antenna (port) 1 | $-a_{11}^*$      | $a_{10}^*$ | $-a_9^*$ | $a_8^*$ | $-a_7^*$ | $a_6^*$ | $-a_5^*$ | $a_4^*$ | $-a_3^*$ | $a_2^*$ | $-a_1^*$ | $a_0^*$  |

【표 20】

| SC-FDMA symbol   | Subcarrier index |         |          |         |          |         |             |            |          |         |          |          |
|------------------|------------------|---------|----------|---------|----------|---------|-------------|------------|----------|---------|----------|----------|
|                  | 0                | 1       | 2        | 3       | 4        | 5       | 6           | 7          | 8        | 9       | 10       | 11       |
| Antenna (port) 0 | $a_0$            | $a_1$   | $a_2$    | $a_3$   | $a_4$    | $a_5$   | $a_6$       | $a_7$      | $a_8$    | $a_9$   | $a_{10}$ | $a_{11}$ |
| Antenna (port) 1 | $-a_5^*$         | $a_4^*$ | $-a_3^*$ | $a_2^*$ | $-a_1^*$ | $a_0^*$ | $-a_{11}^*$ | $a_{10}^*$ | $-a_9^*$ | $a_8^*$ | $-a_7^*$ | $a_6^*$  |

【표 21】

| SC-FDMA symbol   | Subcarrier index |   |         |   |          |   |         |   |          |   |         |    |
|------------------|------------------|---|---------|---|----------|---|---------|---|----------|---|---------|----|
|                  | 0                | 1 | 2       | 3 | 4        | 5 | 6       | 7 | 8        | 9 | 10      | 11 |
| Antenna (port) 0 | $a_0$            |   | $a_1$   |   | $a_2$    |   | $a_3$   |   | $a_4$    |   | $a_5$   |    |
| Antenna (port) 1 | $-a_5^*$         |   | $a_4^*$ |   | $-a_3^*$ |   | $a_2^*$ |   | $-a_1^*$ |   | $a_0^*$ |    |

15

실시예 3

도 44는 본 실시예에 따른 PUCCH 포맷의 구조 및 이를 위한 신호 처리 과정을 예시한다. 전체적인 흐름은 실시예 1 및 2에서 도 29~43을 참조하여 설명한 것과 유사하므로 주 차이점인 CAZAC 변조기에 대해 설명한다.

도 44를 참조하면, CAZAC 변조기는 해당 슬롯으로 분주된 변조 심볼( $[c_0, c_1, \dots, c_{L/2-1}]$ 과  $[c_{L/2}, c_{L/2+1}, \dots, c_{L-1}]$ )을 해당 시퀀스로 변조하여 CAZAC 변조 심볼( $[d_0, d_1, \dots, d_{L/2-1}]$ 과  $[d_{L/2}, d_{L/2+1}, \dots, d_{L-1}]$ )을 생성한다. CAZAC 변조기는 예를 들어 CAZAC 시퀀스 혹은 LTE CG(Computer Generated) 1RB용  
 5 시퀀스를 포함한다. 예를 들어, LTE CG 시퀀스를  $r_0, \dots, r_{L/2-1}$ 이라고 하면, CAZAC 변조 심볼은  $d_n = c_n * r_n$  혹은  $d_n = \text{conj}(c_n) * r_n$ 을 의미할 수 있다. 도면은 슬롯-레벨로 조인트 코딩한 경우를 예시하고 있지만, 본 발명은 슬롯 별 세퍼레이트 코딩(separate coding), 슬롯 레벨 반복, 주파수 인자를 적용하는 경우도 동일하게 적용될 수 있다. 본 예에서는, 기본 시퀀스 역할을 하는  
 10 CAZAC이나 CG 시퀀스가 이미 셀-특정(cell-specific)하므로 셀-특정 스크램블을 생략할 수 있다. 혹은, 조금의 랜덤화를 더 주기 위해 단말-특정 스크램블만을 적용할 수 있다. 자원 할당 방법이나 RS 인덱스와의 관계, 시그널링 방법, 전송 다이버시티는 앞의 실시예들에서 언급한 방법을 사용할 수 있다.

#### 실시예 4

15 실시예 1~3에서 예시한 신규 PUCCH 포맷에 동적 ACK/NACK(A/N) 자원 할당 방식을 적용하는 경우에 대해 설명한다. 이하의 설명들은 본 발명의 신규 PUCCH 포맷뿐만 아니라 다른 신규 PUCCH 포맷에도 동일하게 적용될 수 있다. 예를 들어, LTE의 PUCCH 포맷 2를 다중 ACK/NACK을 위한 신규 PUCCH 포맷으로 재사용할 수 있다. 이 경우, ACK/NACK을 위한 자원 인덱싱은 LTE PUCCH 포맷 2에서 사용하는  
 20 방법, 즉 순환 쉬프트 축으로 먼저 인덱싱하고 다음 PRB로 넘어가는 방법을 사용할 수 있다. LTE PUCCH 포맷 2를 신규 PUCCH 포맷으로 사용하는 것은 종래의 구조를 재사용 한다는 장점이 있다. 그러나, PUCCH 포맷 2에서는 13비트 정보까지 밖에 지원이 안되고 코딩 레이트가 제한되므로 앞의 실시예에서 제안된 구조들에 비해 유연성 및 퍼포먼스 측면에서 열등하다.

25 신규 PUCCH 포맷을 위한 영역(혹은 PRB)을 다음과 같이 정의할 수 있다.

1. LTE에 정의된 PUCCH 영역 이외에 LTE-A를 위한 추가의 PUCCH 영역(혹은 PRB)을 정의할 수 있다.

2. LTE에 정의된 PUCCH 영역(혹은 PRB)의 일부를 차용할 수 있다. 즉, PUCCH 영역의 정의는 LTE의 방법을 따르되, 이들 자원들 중 일부를 신규 PUCCH 포맷을 위한 자원으로 사용할 수 있다.

이하, 캐리어 병합 시나리오에 따른 PUCCH 포맷 적응(adaptation)을 설명한다.

5 PUCCH 포맷 적응에 사용되는 PUCCH 포맷은 특별히 제한되지 않는다. 본 명세서에서 설명되는 PUCCH 포맷 적응은 크게 다음의 두 가지 경우로 나뉜다.

1. 캐리어 병합 구성에 따른 PUCCH 포맷 적응

2. 단말에게 할당되는 PDCCH 및/또는 PDSCH 개수에 따른 포맷 적응

A. PDCCH/PDSCH 개수만으로 PUCCH 포맷 적응

10 B. PDCCH 혹은 PDSCH가 전송되는 DL CC 개수에 따른 포맷 적응

첫 번째 PUCCH 포맷 적응 방법으로, 캐리어 병합 구성에 따른 포맷 적응을 설명한다. 셀-특정 혹은 단말-특정하게 병합되어 있는 DL CC의 개수(N)가 특정 값(예, 2개) 미만인 경우 기존 LTE와 같이 HARQ-ACK/NACK 자원을 PDCCH의 가장 작은(lowest) CCE 인덱스에 상응하도록 할 수 있다. 여기서, 병합된 DL CC는

15 크로스-캐리어 스케줄링을 위해 PDCCH 검출을 시도해야 하는 후보 DL CC일 수 있다. 또한, 병합된 DL CC는 셀 별로 구성된 DL CC 세트 중 일부일 수 있다. 또한, 병합된 DL CC는 활성화된(activated) DL CC일 수 있다. 이 때 사용되는 PUCCH 포맷은 기존 LTE의 PUCCH 포맷 1/1a/1b일 수 있다.  $N \geq 3$ 인 경우에 사용될 수 있는 구체적인 기술로는  $M(M \leq N)$ 개의 자원을 이용해서 동시에 전송하는 MSM(Multi-Sequence

20 Modulation) 혹은 여러 자원들 중 일부만을 선택해서 전송하는 HARQ-ACK/NACK 다중화 (또는 sequence selection)가 있다. 이 때 사용되는 PUCCH 포맷은 기존 LTE의 PUCCH 포맷 1/1a/1b일 수 있다.  $N=1$ 인 경우, 즉 캐리어 병합이 없는 경우(즉, 1DL-1UL 페어링)의 HARQ-ACK/NACK 자원은 기존 LTE의 규칙 및 PUCCH 포맷 1/1a/1b를 그대로 사용할 수 있다.

25 N개 이상의 DL CC가 셀-특정 혹은 단말-특정하게 병합되어 있는 경우에 HARQ-ACK/NACK은 실시예 1~3을 참조하여 예시한 신규 PUCCH 포맷을 통해 전송될 수 있다. 신규 PUCCH 포맷을 위한 영역(혹은 PRB)이 LTE와 배타적으로 정의되거나

LTE와 공존할 수 있도록 정의되는 것과 상관 없이, PUCCH 자원은 가장 작은 CCE 인덱스와 상응하도록 설정될 수 있다. 이 때, 전송되는 다중 HARQ-ACK/NACK 정보는 여러 DL CC를 통해 전송되는 데이터에 상응하는 것일 수 있다.

두 번째 PUCCH 포맷 적응 방법으로, 단말에게 할당되는 PDCCH 및/또는 PDSCH의 개수에 따른 PUCCH 포맷 적응을 설명한다. 통상적으로 PDCCH를 포함한 DL CC 개수와 스케줄링 되는 PDSCH를 포함한 DL CC 개수는 동일하지만, 크로스-캐리어 스케줄링이 적용되는 경우에는 달라질 수 있다. 또한, DL CC 별로 PDCCH 혹은 PDSCH 개수가 1개로 한정된다면, PDCCH/PDSCH 개수는 PDSCH를 위해 사용되는 DL CC의 개수일 수 있다. HARQ-ACK/NACK 자원을 위한 묵시적 규칙(implicit rule)은 PDCCH와  
 10 관련이 있을 수 있고, PDSCH 개수와 PDCCH의 개수는 동일하므로 별다른 언급이 없는 한 PDCCH 개수를 기준으로 설명한다. 또한, PDCCH/PDSCH가 전송되는 DL CC 개수에 따른 PUCCH 포맷 적응은 PDCCH 개수에 따른 PUCCH 포맷 적응을 그대로 확장할 수 있으므로 자세한 설명은 생략한다.

한 단말에게 스케줄링된 PDCCH의 개수(N)가 특정 값 미만인 경우 HARQ-ACK/NACK 전송을 위한 자원은 PDCCH의 가장 작은 CCE 인덱스에 상응하는 LTE  
 15 규칙을 따를 수 있다. 이 때 사용되는 PUCCH 포맷은 기존 LTE의 PUCCH 포맷 1/1a/1b일 수 있다.  $N \geq 3$ 인 경우에 사용되는 보다 구체적인 기술로는  $M(M \leq N)$ 개의 자원을 이용해서 동시에 전송하는 MSM(Multi-Sequence Modulation) 혹은 여러 자원들 중 일부만을 선택해서 전송하는 HARQ-ACK/NACK 다중화 (또는 sequence  
 20 selection)일 수 있다. 이 때 사용되는 PUCCH 포맷은 LTE의 PUCCH 포맷 1/1a/1b일 수 있다.  $N=1$ 인 경우, 즉 어떤 단말 하나의 PDCCH만을 스케줄링 받은 경우 HARQ-ACK/NACK 전송을 위한 자원은 LTE의 규칙 및 PUCCH 포맷 1/1a/1b를 그대로 사용할 수 있다.

한 단말에게 N개 이상의 PDCCH가 스케줄링 되었을 때 HARQ-ACK/NACK은 새로  
 25 정의되는 신규 PUCCH 포맷을 통해 전송될 수 있다. 신규 PUCCH 포맷을 위한 영역(혹은 PRB)이 기존 LTE의 PUCCH 포맷을 위한 영역과 배타적으로 정의되거나 공존할 수 있도록 정의되는 것과 상관 없이, PUCCH 자원은 가장 작은 CCE 인덱스와



상응하도록 설정될 수 있다. 이 때, 다중 HARQ-ACK/NACK 정보는 여러 DL CC를 통해 전송되는 데이터에 상응하는 것일 수 있다.

다음으로, 여러 케이스 핸들링에 대해 설명한다. 설명의 편의상,  $N=2$ 라고 가정한다. 만약, 스케줄러가 한 단말에게 2개의 PDCCH (통상적으로 2개의 DL CC를 통해 전송되는 2개의 PDSCH를 위한 것일 수 있음)를 전송한다고 했을 때, 단말이 1개의 PDCCH가 스케줄링 된 것으로 오검출(miss detection)을 할 수 있다. 이 경우, 기지국은 2개 이상의 PDCCH를 위한 신규 PUCCH 포맷을 통해 HARQ-ACK/NACK 정보를 수신할 것으로 기대하지만, 단말은 1개의 PDCCH를 검출했으므로 LTE PUCCH 포맷을 통해 HARQ-ACK/NACK 전송할 것이다. 기지국은 기대한 것과 다른 PUCCH 포맷을 수신하게 되므로 한 개의 PDCCH에 대해 DTX가 발생했음을 인지할 수 있다.

단말의 DTX 상태를 기지국이 인지하는 것은 IR(Incremental Redundancy) 기반의 HARQ에서 퍼포먼스에 영향을 미칠 수 있다. 예를 들어, DTX가 발생하면, 단말은 PDCCH가 전송되었다는 사실 자체를 모르므로 PDSCH의 디코딩된 소프트 비트 결과 값을 소프트 버퍼에 저장할 수 없다. 따라서, DTX가 발생하면, 기지국은 HARQ 재전송시 RV(Redundancy Version)를 변화시키지 않거나 시스템 비트(systematic bit)를 가능한 많이 포함시켜서 전송을 해야 한다. 그러나, 기지국이 단말의 DTX 상태를 모르고 다른 RV의 값을 가지고 재전송을 수행하면, 재전송시 RV가 변화되고 시스템 비트가 손실을 입기 때문에 시스템 쓰루풋에 악영향을 미칠 수 있다. 이러한 이유로 3GPP는 WCDMA 규격부터 단말의 DTX 상태를 기지국에 알려주고 있다.

이하, 신규 PUCCH 포맷에서 HARQ-ACK/NACK을 위한 자원 결정 방법 및 DTX 핸들링 방법에 대해 설명한다. 여기서 신규 PUCCH 포맷은 여러 DL CC들에 상응하는 HARQ-ACK/NACK 및 각각의 DL CC의 DTX 상태를 모두 포함하는 정보들을 함께 전송할 수 있는 PUCCH 포맷이라고 가정한다. 예를 들어, 5개의 DL CC가 있고 각각의 DL CC에서 두 개의 코드워드를 전송할 수 있는 경우, 신규 PUCCH 포맷은 5개의 DL CC에 대한 ACK/NACK 및 DTX를 지원하기 위해서는 적어도 12비트의 정보를 나눌 수 있다.

또한, 본 발명의 설명의 용이함을 위해 신규 PUCCH 포맷을 위한 PUCCH 자원이 CC별로 배타적으로 예약(reservation)되는 경우와 복수의 CC에서 적어도

일부가 공유되는 경우에 대해 설명하지만, 본 발명이 이로 제약되진 않는다. PUCCH 전송을 위한 자원이 CC마다 배타적으로 예약되는 일례로, 4개의 DL CC가 있고 각각의 DL CC를 위해 10개의 PUCCH 자원이 예약되어 있다고 하면, PUCCH 자원은 40개(=10\*4)가 예약되고 PUCCH 자원 인덱스 0~9는 DL CC#0, 10~19는 DL CC#1, 20~29는 DL CC#2, 30~39는 DL CC#3을 위해 사용될 수 있다(PUCCH 자원 스택킹(resource stacking)). PUCCH를 위한 자원이 복수의 CC에서 공유되는 경우의 일례로, 4개의 DL CC가 있고 각각의 DL CC를 위해 10개의 PUCCH 자원이 예약되어 있다고 가정하면 모든 DL CC를 위해 PUCCH 자원 인덱스 0~9가 공유될 수 있다.

앞의 실시예에서 설명했듯이, 신규 PUCCH 포맷이 존재할 수 있는 PUCCH 영역(혹은 PRB)은 LTE-A를 위해 새로운 영역(혹은 자원의 일정 구간)이 정의하거나, LTE에 정의된 자원 중 일부를 차용해서 정의될 수 있다. 또한, 묵시적 ACK/NACK 자원 할당 방법의 예로, LTE와 같이 “가장 작은 CCE” 개념을 차용하거나, 다른 묵시적 방법을 적용하는 것도 가능하다.

이하, 본 발명의 구체적인 자원 할당 예를 설명한다. 편의상, 4개의 DL CC에서 전송되는 4개의 PDSCH를 위해 4개의 HARQ-ACK/NACK 정보를 전송해야 한다고 가정한다. 또한, HARQ-ACK/DTX 정보는 하나의 UL CC(예, 앵커 UL 캐리어)를 통해 전송된다고 가정한다. 여기서, HARQ-ACK/NACK은 ACK, NACK, DTX, NACK/DTX를 포함한다. 각각의 DL CC를 위해 10개씩 총 40개의 PUCCH 자원이 예약(reserved)되어 있다고 가정한다. 또한, 본 실시예는 한 단말(즉, UE#0)의 입장에서 설명되지만, 다중 단말 사용에 대해서도 동일하게 적용할 수 있다. 또한, 배타적(exclusive) 자원 정의에서 본 예는 순차적으로 0~39의 자원 인덱싱을 설명하지만, 각 DL CC들을 위해 0~9의 인덱스를 가진 PUCCH 자원 영역 4개가 있는 경우에도 적용될 수 있다.

도 45는 단말#0(UE#0)의 입장에서 DACI(Downlink Assignment Carrier Index)와 결부되어 다중 PDCCH를 전송하는 일례를 보여준다. 이 경우, 신규 PUCCH 포맷은 모든 DL CC의 PDSCH들에 대한 상태를 함께 전송하므로 기존 LTE의 CCE 기반 묵시적 맵핑을 적용하기는 힘들다. 여기서, PDCCH는 각 CC를 위해 1개씩 단말#0에게 전송되는 경우를 가정하였다. 또한, 단말#0 입장에서 모든 PDCCH가 성공적으로

디코딩 되어서 DTX가 발생하지 않은 경우를 가정하였다. 또한, 설명의 용이함을 위해, 각 DL CC에서의 CCE 인덱싱은 각각 0부터 시작한다고 가정한다. 물론, 이전 DL CC의 CCE 인덱싱까지 포함하여 정의하는 것도 가능하다. 예를 들어, DL CC#1을 위한 CCE 인덱스는 10~19일 수 있다.

- 5 DACI에 대해 설명한다. DACI는 단말에게 전송되는 PDCCH에 대한 일종의 카운터로서 단말 별로 설정된다. DACI는 복수의 PDCCH가 전송되는 경우 각 PDCCH의 순서를 나타낼 수 있다. 도 45와 같이 네 개의 PDCCH가 전송되는 경우 DACI 값은 0~3의 값을 갖는다. DACI는 해당 PDCCH의 DCI 필드 내에 포함되어 단말에게 알려지거나 다른 시그널링 방법을 통해 단말에게 알려질 수 있다. 또한, LTE TDD에 사용되는 DAI (Downlink Assignment Index) 필드를 DACI 필드로 재사용할 수 있다.

- 10 한편, DACI는 카운터가 아니라, 전체 DL CC 내의 PDSCH 개수(혹은 PDCCH 개수)를 나타낼 수 있다. 예를 들어, 도 45에서 DACI가 PDCCH의 개수를 알려준다고 했을 때, 각 PDCCH 내에 DACI 값들은 모두 4일 수 있다. DACI 값이 PDCCH의 개수를 나타내는 경우는 단말이 ACK/NACK 번들링 모드로 ACK/NACK을 전송하는 경우에 적용될 수 있다. ACK/NACK 번들링은 논리 AND 연산을 통해 대표 HARQ-ACK/NACK을 전송하는 방법이다. 예를 들어, ACK/NACK 결과 중에서 적어도 하나의 결과가 NACK인 경우 대표 값으로 NACK을 전송하고, 모든 결과가 ACK일 때에는 대표 값으로 ACK을 전송한다. 만약, 전체 PDCCH 개수를 의미하는 DACI 값이 4인데, 단말이 성공적으로 디코딩한 PDCCH 개수가 3개면 1개가 디코딩 되지 않았음을 알기 때문에 대표
- 15 값으로 NACK, DTX 또는 NACK/DTX 상태를 기지국에게 알려줄 수 있다. 따라서, DACI 값을 이용하여 기지국과 단말은 DTX 상태를 알 수 있다. DTX가 발생한 경우에 NACK을 전송하는 것은 일 예로서, DTX 상태는 정보를 전송하지 않는 방법으로 구현될 수 있다. 본 발명은 DTX 시그널링 방안에 대해 제약 받지 않는다.

- 25 설명의 용이함을 위해, DACI를 CC 인덱스 카운터로 활용하는 경우에 대해 설명한다. DACI 카운터는 크로스-캐리어 스케줄링을 위한 CIF(Carrier Indicator Field)와 상응하도록 설정될 수 있다. 예를 들어, CIF 값이 3비트라고 하면 DACI 값도 역시 3비트일 수 있다. 또한, DACI는 낮은 주파수 CC부터 높은 주파수 CC

순으로 카운트 될 수 있다(혹은 역순으로 높은 주파수 CC부터 낮은 주파수 CC순). 혹은, DACI는 프라이머리 캐리어로부터 증가하는 순서로 순환 방식으로 카운트 될 수 있다. 만약, 하나의 DL CC 내에서 여러 개의 PDCCH가 전송되는 경우, DACI는 낮은 CCE 인덱스부터 높은 CCE 인덱스 순으로 카운트 될 수 있다. 예를 들어, DL CC#0 내에 DL CC#1의 PDSCH를 위한 PDCCH0의 가장 작은 CCE 인덱스가 10인 경우와, DL CC#0 내에 DL CC#2의 PDSCH를 위한 PDCCH1의 가장 작은 CCE 인덱스가 20인 경우에는 PDCCH0가 PDCCH1보다 낮은 DACI 값을 가질 수 있다. 다른 예로, 각 PDCCH에서 전송되는 DACI 값은 특별한 규칙 없이 네트워크가 임의로 결정해서 전송할 수 있다. 즉, 일정한 규칙을 가질 필요는 없을 수 있다.

- 10 또한, DACI는 LTE TDD에 사용되는 DAI와 연동지어서 조합으로 정의될 수 있다. 예를 들어, 4개 상태의 DAI와 5개 상태의 DACI가 있는 경우, 총 20개의 (DAI, DACI) 조합이 0~19의 범위를 갖는 인덱스로 정의될 수도 있다. 이 경우라 할지라도 여기서 설명되는 본 발명을 그대로 적용하는 데에는 무리가 없다.

- 기본적으로 DACI는 단말이 DTX 검출을 가능하게 하는 데에 일차 목적이 있다. 예를 들어, 도 45에서 DL CC#2의 PDCCH 디코딩이 실패했다고 가정하자. 그러면, 단말#0은 DCI0, DCI1, DCI3 각각을 통해 DACI 카운터 값 0, 1, 3을 획득한다. 단말#0은 DACI=2가 빠졌으므로 DCI2에 대해 블라인드 디코딩이 실패(즉, DTX 상태에 들어감)했다는 사실을 인지하고 해당 상태를 기지국으로 전송할 수 있다.

- 하지만, DACI를 이용한다고 할 지라도, 단말#0은 맨 마지막 DCI의 블라인드 디코딩의 실패 여부는 알 수가 없다. 다시 말하면, 기지국이 맨 마지막 DCI를 전송했음에도 불구하고 단말#0은 맨 마지막 DCI 디코딩에 실패하였을 경우, 단말#0은 마지막 DCI의 디코딩이 실패했는지 기지국이 해당 DCI를 아예 전송하지 않았는지 알 수 없다. 도 45를 참조하면, 기지국이 DL CC#3에서 DCI3를 전송했다고 했을 때, 단말#0이 DCI3의 디코딩에 실패한 경우 단말#0은 DCI3가 원래 없었는지 디코딩에 실패했는지 알 길이 없다.

따라서, 본 실시예는 기지국과 단말에게 모든 DL PDSCH들에 대한 ACK/NACK(DTX 포함) 상태를 정확히 제공하기 위한 방법을 제공한다. 구체적으로,

본 실시예는 DACI 카운터의 마지막 값이 전송된 PDCCH에 상응하는 PUCCH 자원을 사용해 ACK/NACK을 전송할 것을 제안한다. 도면을 참조하여 구체적으로 설명한다.

도 46은 본 발명에 의한 일 실시예를 보여준다. 본 예는 기지국이 4개의 PDCCH를 전송하고, 단말#0도 모든 PDCCH를 성공적으로 디코딩 한 경우를 예시한다.

- 5 이 경우, 4개의 DL CC에서 전송되는 4개의 PDSCH를 위한 HARQ-ACK/NACK 정보는 검출된 PDCCH 중에서 가장 큰 DACI 값(3)을 가지고 있는 것의 가장 작은 CCE 인덱스(4)와 상응하는 PUCCH 자원(34)을 통해 전송된다. 만약, DACI 값이 역순으로 카운트 된다면(예, 3,2,1,0), 맨 처음 PDCCH(DL CC#0)의 가장 작은 CCE 인덱스(2)에 상응하는 PUCCH 자원(2)을 통해 HARQ-ACK/NACK 정보를 전송할 수 있다.

- 10 도 47은 단말#0이 DCI2의 PDCCH 디코딩은 성공하고, DCI3에 대한 PDCCH 디코딩이 실패한 경우를 도시한다. 기지국은 단말#0이 DCI3를 성공적으로 디코딩 하였다고 가정하고, 단말#0로부터 PUCCH 자원 34를 통해 HARQ-ACK/NACK 정보를 수신할 것으로 기대할 것이다. 하지만, 단말#0이 DCI2의 디코딩은 성공하고(DCI0, DCI1의 디코딩 성공 여부는 단말이 DACI를 통해 인지할 수 있으므로 상관 없음),  
15 DCI3의 디코딩을 실패하였을 경우, 단말#0은 DCI2에 상응하는 PUCCH 자원(20)을 통해 HARQ-ACK/NACK 정보를 전송한다. 따라서, 전송되는 자원을 통해 마지막 DCI3에서의 DTX 여부를 기지국이 인지할 수 있다.

- 도 48은 DCI0, DCI2, DCI3에 대한 디코딩이 실패인 경우를 도시한다. 단말#0은 DCI1의 디코딩에 성공했으므로 수신한 DACI를 통해 DCI0가 디코딩  
20 실패인지를 짐작할 수 있다. 하지만, 단말#0은 DCI2와 DCI3의 DTX 여부는 알 수 없다. 단말#0은 DCI2와 DCI3의 DTX 여부는 알 수 없지만, 단말#0은 검출된 PDCCH 중에서 가장 큰 DACI 값(1)을 가지고 있는 것의 가장 작은 CCE 인덱스(6)와 상응하는 PUCCH 자원(16)을 통해 HARQ-ACK/NACK 정보를 전송한다. 이로써, 기지국은 DCI2와 DCI3에 대해 DTX가 발생했음을 알 수가 있다.

- 25 도 49는 DL CC#3에 2개의 PDCCH가 전송되는 경우를 예시한다. 본 예는, 하나의 DL CC를 통해 복수의 PDCCH가 전송될 경우, DACI는 낮은 CCE 인덱스로부터 높은 CCE 인덱스 순으로 카운트 된다고 가정한다. 따라서, 단말#0은 검출된 PDCCH

중에서 가장 큰 DACI 값(3)을 가지고 있는 것의 가장 작은 CCE 인덱스(6)와 상응하는 PUCCH 자원(36)을 통해 HARQ-ACK/NACK 정보를 전송한다.

도 50은 DL CC#3에서 두 개의 PDCCH가 전송되는데, 낮은 CCE 인덱스를 갖는 DCI가 더 큰 DACI 값을 갖는 경우를 예시한다. 따라서, 단말#0은 검출된 PDCCH  
5 중에서 가장 큰 DACI 값(3)을 가지고 있는 것의 가장 작은 CCE 인덱스(4)와 상응하는 PUCCH 자원(34)을 통해 HARQ-ACK/NACK 정보를 전송한다.

다음으로, 도 51~52를 참조하여 각각의 DL CC들을 위한 PUCCH 자원이 서로 공유되도록 정의되는 경우를 설명한다.

도 51은 각각의 DL CC를 위한 PUCCH 자원이 서로 공유되는 상황에서 단말#0이  
10 4개의 PDCCH를 모두 성공적으로 디코딩한 경우를 예시한다. 단말#0은 검출된 PDCCH 중에서 가장 큰 DACI 값(3)을 가지고 있는 것의 가장 작은 CCE 인덱스(4)와 상응하는 PUCCH 자원(4)을 통해 HARQ-ACK/NACK 정보를 전송한다.

도 52는 DACI=3의 값을 갖는 DCI3에서 디코딩 실패가 난 경우이다. 이 경우, 단말#0은 검출된 PDCCH 중 DACI가 가장 큰 값(2)을 갖는 PDCCH의 가장 작은 CCE  
15 인덱스(0)에 상응하는 PUCCH 자원(0)을 통해 HARQ-ACK/NACK 정보를 전송한다. 따라서, 기지국은 DCI3에 대해 DTX가 발생했음을 알 수가 있다.

도 53은 각각의 DL CC를 위한 PUCCH 자원이 부분적으로 오버랩(partially overlap) 되어 있는 경우를 예시한다. PUCCH 자원이 부분적으로 오버랩 되어 있는 점을 제외하면 앞에서 설명한 것과 동일하다.

20 다음으로, 마지막 DACI 값의 DTX 문제를 해결하기 위한 다른 방안에 대해 설명한다. 구체적으로, PDCCH 카운터 값을 나타내는 파라미터와 PDCCH 개수를 나타내는 파라미터를 함께 사용할 것을 제안한다.

예를 들어, DACI0가 PDCCH의 카운터 역할을 한다면(예, 3비트일 때 0~7 범위), DACI1는 할당된 PDCCH(또는 PDSCH)의 개수(예, 3비트일 때 1~8 범위; 0의 개수는  
25 전송할 필요가 없음)를 전송할 수 있다. 예를 들어, 4개의 PDCCH 전송 시 각 PDCCH 내에 다음과 같은 정보를 전송할 수 있다.

- DCI0: DACI0=0, DACI1=4

- DCI1: DACI0=1, DACI1=4
- DCI2: DACI0=2, DACI1=4
- DCI3: DACI0=3, DACI1=4

여기서, DACI1은 DACI0과 더불어 추가로 정의될 수 있다. 혹은 다른 방법으로,  
 5 DACI1 값은 PDCCH들 중에서 어느 하나 이상에 임의로 전송될 수도 있다. 혹은, 어느 하나의 DCI가 크로스-캐리어 스케줄링이 허용되지 않도록 제한된다면, 해당 DCI의 CIF 필드를 DACI1 값을 나르는데 이용할 수 있다. 혹은, DACI0 및 DACI1 등은 RRC 시그널링 혹은 브로드캐스팅 시그널링을 통해 전송될 수 있다.

다음으로, 마지막 DACI 값의 DTX 문제를 해결하기 위한 다른 해결 방법으로  
 10 RRC 시그널링을 이용하는 방법을 설명한다. 본 예에서, 특정 단말은 RRC 시그널링을 통해 고유의 PUCCH 자원을 지정 받을 수 있다. 이 때, PUCCH 자원은 여러 단말간에 서로 공유되는 자원이거나, SPS나 ACK/NACK 반복 등을 위해 할당된 자원일 수 있다. 여기서, 특정 단말이 적어도 하나 이상의 PDCCH에서 DTX가 발생하면, RRC로부터 할당 받은 PUCCH 자원을 통해 HARQ-ACK/NACK 정보를 전송한다.  
 15 DTX가 하나도 발생하지 않는 경우에 단말은 묵시적(implicit)인 방식으로 동적 ACK/NACK 동작을 수행한다. 이와 반대로, DTX가 없는 경우에는 RRC로 할당 받은 PUCCH 자원을 이용하여 HARQ-ACK/NACK 정보를 전송하고 DTX가 발생한 경우에는 묵시적으로 동적 ACK/NACK 동작을 수행할 수 있다. 이 경우, DACI 값은 단순히 전송되는 PDCCH의 개수일 수 있다. DACI 값이 단순히 PDCCH의 개수를 의미하는  
 20 경우에는 정확히 어떤 PDCCH가 손실되었는지 알 수는 없고 DTX 발생 여부만 파악할 수가 있다. 동적 ACK/NACK 동작을 위한 묵시적 규칙은 가장 큰 CC 인덱스 중 가장 큰 CCE 인덱스를 갖는 PDCCH의 가장 작은 CCE 인덱스, 혹은 가장 큰 CC 인덱스 중 가장 작은 CCE 인덱스를 갖는 PDCCH의 가장 작은 CCE 인덱스, 혹은 가장 작은 CC 인덱스 중 가장 작은 CCE 인덱스를 갖는 PDCCH의 가장 작은 CCE 인덱스, 혹은 가장  
 25 작은 CC 인덱스 중 가장 큰 CCE 인덱스를 갖는 PDCCH의 가장 작은 CCE 인덱스에 상응하는 PUCCH 자원을 이용하여 HARQ-ACK/NACK 정보를 전송하는 것이다.

만약, DACI가 카운터로 정의되면, 앞의 실시예들에서 설명했듯이, 가장 큰

DACI 값을 가진 PDCCH의 가장 작은 CCE 인덱스에 의해 묵시적으로 맵핑될 수 있다.

일례로, 도 54는 묵시적 규칙으로 가장 큰 CC 인덱스 중 가장 작은 CCE 인덱스를 갖는 PDCCH의 가장 작은 CCE 인덱스에 의해 PUCCH 자원이 정의되고 모든 PDCCH에 대해 DTX가 발생하지 않는 경우를 도시한다. DTX가 발생하지 않았으므로,  
 5 단말#0은 검출된 PDCCH 중 DACI가 가장 큰 값(3)을 갖는 PDCCH의 가장 작은 CCE 인덱스(4)에 상응하는 PUCCH 자원(34)을 통해 HARQ-ACK/NACK 정보를 전송한다. HARQ-ACK/NACK 정보는 모든 PDSCH의 제어 정보에 대해 번들링된 정보일 수 있다.

도 55는 DCI1에서 DTX가 발생한 경우를 예시한다. 단말#0은 DACI=0, DACI=1, DACI=3을 성공적으로 디코딩 했으므로 DACI=2에 상응하는 DCI에 DTX가 있음을 안다.  
 10 DTX가 발생했으므로, 단말#0은 RRC 시그널링 된 PUCCH 자원(100)을 통해 HARQ-ACK/NACK 정보를 전송한다. HARQ-ACK/NACK 정보는 모든 PDSCH의 제어 정보에 대해 번들링된 정보일 수 있다.

도 56은 마지막 DACI 값을 가진 PDCCH의 디코딩에 실패한 경우를 예시한다. 이 경우, 단말#0은 DACI=3에 상응하는 DCI에 DTX가 있는지 여부를 알 수 없다.  
 15 따라서, 단말#0은 DTX가 없다고 생각하고, 검출된 PDCCH 중 DACI가 가장 큰 값(2)을 갖는 PDCCH의 가장 작은 CCE 인덱스(6)에 상응하는 PUCCH 자원(36)을 통해 HARQ-ACK/NACK 정보를 전송한다. 반면, 기지국은 가장 큰 DACI 값을 가진 PDCCH인 DCI2에 상응하는 PUCCH 자원(34) 혹은 RRC 시그널링 된 PUCCH 자원(100)으로부터 HARQ-ACK/NACK 정보(결합된(combined) ACK/NACK) 수신을 기대한다. 그러나,  
 20 단말#0은 DCI3에 상응하는 PUCCH 자원(36)을 통해 HARQ-ACK/NACK 정보를 전송하므로, 기지국은 DCI2에서 DTX가 발생했음을 알 수 있다.

상술한 방법들은 서로 조합되어 사용될 수 있다. 예를 들어, 포맷 적응(adaptation)과 DTX 검출을 위한 방안(즉, 마지막 DACI 값을 싣는 PDCCH의 CCE 인덱스에 상응하는 것, DACI0와 DACI1을 같이 전송하는 것, RRC 시그널링을  
 25 이용하는 것)은 결합되어 사용될 수 있다.

도 57은 본 발명에 일 실시예에 적용될 수 있는 기지국 및 단말을 예시한다.

도 57을 참조하면, 무선 통신 시스템은 기지국(BS, 110) 및 단말(UE, 120)을



포함한다. 기지국(110)은 프로세서(112), 메모리(114) 및 무선 주파수(Radio Frequency: RF) 유닛(116)을 포함한다. 프로세서(112)는 본 발명에서 제안한 절차 및/또는 방법들을 구현하도록 구성될 수 있다. 메모리(114)는 프로세서(112)와 연결되고 프로세서(112)의 동작과 관련한 다양한 정보를 저장한다. RF 유닛(116)은

5 프로세서(112)와 연결되고 무선 신호를 송신 및/또는 수신한다. 단말(120)은 프로세서(122), 메모리(124) 및 RF 유닛(126)을 포함한다. 프로세서(122)는 본 발명에서 제안한 절차 및/또는 방법들을 구현하도록 구성될 수 있다. 메모리(124)는 프로세서(122)와 연결되고 프로세서(122)의 동작과 관련한 다양한 정보를 저장한다. RF 유닛(126)은 프로세서(122)와 연결되고 무선 신호를 송신

10 및/또는 수신한다. 기지국(110) 및/또는 단말(120)은 단일 안테나 또는 다중 안테나를 가질 수 있다.

이상에서 설명된 실시예들은 본 발명의 구성요소들과 특징들이 소정 형태로 결합된 것들이다. 각 구성요소 또는 특징은 별도의 명시적 언급이 없는 한 선택적인 것으로 고려되어야 한다. 각 구성요소 또는 특징은 다른 구성요소나

15 특징과 결합되지 않은 형태로 실시될 수 있다. 또한, 일부 구성요소들 및/또는 특징들을 결합하여 본 발명의 실시예를 구성하는 것도 가능하다. 본 발명의 실시예들에서 설명되는 동작들의 순서는 변경될 수 있다. 어느 실시예의 일부 구성이나 특징은 다른 실시예에 포함될 수 있고, 또는 다른 실시예의 대응하는 구성 또는 특징과 교체될 수 있다. 특허청구범위에서 명시적인 인용 관계가 있지

20 않은 청구항들을 결합하여 실시예를 구성하거나 출원 후의 보정에 의해 새로운 청구항으로 포함시킬 수 있음은 자명하다.

본 문서에서 본 발명의 실시예들은 주로 단말과 기지국 간의 신호 송수신 관계를 중심으로 설명되었다. 이러한 송수신 관계는 단말과 릴레이 또는 기지국과 릴레이간의 신호 송수신에도 동일/유사하게 확장된다. 본 문서에서 기지국에 의해

25 수행된다고 설명된 특정 동작은 경우에 따라서는 그 상위 노드(upper node)에 의해 수행될 수 있다. 즉, 기지국을 포함하는 복수의 네트워크 노드들(network nodes)로 이루어지는 네트워크에서 단말과의 통신을 위해 수행되는 다양한 동작들은 기지국

또는 기지국 이외의 다른 네트워크 노드들에 의해 수행될 수 있음은 자명하다. 기지국은 고정국(fixed station), Node B, eNode B(eNB), 액세스 포인트(access point) 등의 용어에 의해 대체될 수 있다. 또한, 단말은 UE(User Equipment), MS(Mobile Station), MSS(Mobile Subscriber Station) 등의 용어로 대체될 수 있다.

5        본 발명에 따른 실시예는 다양한 수단, 예를 들어, 하드웨어, 펌웨어(firmware), 소프트웨어 또는 그것들의 결합 등에 의해 구현될 수 있다. 하드웨어에 의한 구현의 경우, 본 발명의 일 실시예는 하나 또는 그 이상의 ASICs(application specific integrated circuits), DSPs(digital signal processors), DSPDs(digital signal processing devices), PLDs(programmable logic devices),  
10    FPGAs(field programmable gate arrays), 프로세서, 콘트롤러, 마이크로 콘트롤러, 마이크로 프로세서 등에 의해 구현될 수 있다.

      펌웨어나 소프트웨어에 의한 구현의 경우, 본 발명의 일 실시예는 이상에서 설명된 기능 또는 동작들을 수행하는 모듈, 절차, 함수 등의 형태로 구현될 수 있다. 소프트웨어 코드는 메모리 유닛에 저장되어 프로세서에 의해 구동될 수 있다.  
15    상기 메모리 유닛은 상기 프로세서 내부 또는 외부에 위치하여, 이미 공지된 다양한 수단에 의해 상기 프로세서와 데이터를 주고 받을 수 있다.

      본 발명은 본 발명의 특징을 벗어나지 않는 범위에서 다른 특정한 형태로 구체화될 수 있음은 당업자에게 자명하다. 따라서, 상기의 상세한 설명은 모든 면에서 제한적으로 해석되어서는 아니되고 예시적인 것으로 고려되어야 한다. 본  
20    발명의 범위는 첨부된 청구항의 합리적 해석에 의해 결정되어야 하고, 본 발명의 등가적 범위 내에서의 모든 변경은 본 발명의 범위에 포함된다.

#### 【산업상이용가능성】

      본 발명은 무선 이동 통신 시스템의 단말기, 기지국, 또는 기타 다른 장비에 사용될 수 있다. 구체적으로, 본 발명은 상향링크 제어 정보를 전송하는 방법 및  
25    이를 위한 장치에 적용될 수 있다.

## 【청구의 범위】

## 【청구항 1】

무선 통신 시스템에서 단말이 PUCCH(Physical Uplink Control Channel)를 통해 제어 정보를 전송하는 방법에 있어서,

- 5 복수의 제어 정보를 조인트 코딩하여 단일 코드워드를 얻는 단계;
- 상기 단일 코드워드로부터 제1 변조 심볼 열을 얻는 단계;
- 상기 제1 변조 심볼 열 중에서 상기 PUCCH 내의 각 슬롯에 대응되는 변조 심볼을 해당 슬롯 내의 복수의 SC-FDMA(Single Carrier Frequency Division Multiplexing) 심볼에 대응되도록 확산하여, 슬롯 별로 상기 복수의 SC-FDMA
- 10 심볼에 대응하는 복수의 확산된 제2 변조 심볼 열을 얻는 단계; 및
- 상기 복수의 확산된 제2 변조 심볼 열을 상기 PUCCH 내의 해당 SC-FDMA 심볼을 통해 전송하는 단계를 포함하는, 제어 정보 전송 방법.

## 【청구항 2】

- 제1항에 있어서,
- 15 상기 복수의 확산된 제2 변조 심볼 열에는 SC-FDMA 심볼 단위로 단일 반송파 특성을 위한 프리코딩이 적용된 것을 특징으로 하는 제어 정보 전송 방법.

## 【청구항 3】

- 제1항에 있어서,
- 상기 제1 변조 심볼 열에서 앞의 절반은 첫 번째 슬롯으로 분주되고, 뒤의 절반은
- 20 두 번째 슬롯으로 분주되는 것을 특징으로 하는, 제어 정보 전송 방법.

## 【청구항 4】

- 제1항에 있어서,
- 상기 확산 과정에 사용되는 확산 코드는 슬롯마다 독립적으로 결정되는 것을
- 특징으로 하는, 제어 정보 전송 방법.

## 25 【청구항 5】

- 제4항에 있어서,
- 상기 확산 과정에 사용되는 확산 코드는 슬롯을 경계로 호핑되는 것을

특징으로 하는, 제어 정보 전송 방법.

【청구항 6】

제1항에 있어서,

5 각 슬롯 내에서 상기 복수의 확산된 제2 변조 심볼 열이 전송되는 SC-FDMA 심볼의 인덱스는 표준 순환 전치인 경우 0, 2, 3, 4 및 6이고, 확장 순환 전치인 경우 0, 1, 2, 4, 및 5이고,

상기 확산 과정에 사용되는 확산 코드는 하기 표의 직교 코드로부터 선택되는 것을 특징으로 하는, 제어 정보 전송 방법.

| Index m | Orthogonal code<br>SF=5                                       |
|---------|---------------------------------------------------------------|
| 0       | $[1 \ 1 \ 1 \ 1 \ 1]$                                         |
| 1       | $[1 \ e^{j2\pi/5} \ e^{j4\pi/5} \ e^{j6\pi/5} \ e^{j8\pi/5}]$ |
| 2       | $[1 \ e^{j4\pi/5} \ e^{j8\pi/5} \ e^{j2\pi/5} \ e^{j6\pi/5}]$ |
| 3       | $[1 \ e^{j6\pi/5} \ e^{j2\pi/5} \ e^{j8\pi/5} \ e^{j4\pi/5}]$ |
| 4       | $[1 \ e^{j8\pi/5} \ e^{j6\pi/5} \ e^{j4\pi/5} \ e^{j2\pi/5}]$ |

10 【청구항 7】

제1항에 있어서,

상기 단일 코드워드는 복수의 하향링크 데이터에 대한 다중 ACK/NACK(Acknowledgement/Negative ACK) 정보가 조인트 코딩된 것을 특징으로 하는, 제어 정보 전송 방법.

15 【청구항 8】

무선 통신 시스템에서 PUCCH(Physical Uplink Control Channel)를 통해 제어 정보를 전송하도록 구성된 단말에 있어서,

RF(Radio Frequency) 유닛; 및

프로세서를 포함하고,

20 상기 프로세서는 복수의 제어 정보를 조인트 코딩하여 단일 코드워드를 얻고, 상기 단일 코드워드로부터 제1 변조 심볼 열을 얻으며, 상기 제1 변조 심볼 열

중에서 상기 PUCCH 내의 각 슬롯에 대응되는 변조 심볼을 해당 슬롯 내의 복수의 SC-FDMA(Single Carrier Frequency Division Multiplexing) 심볼에 대응되도록 확산하여, 슬롯 별로 상기 복수의 SC-FDMA 심볼에 대응하는 복수의 확산된 제2 변조 심볼 열을 얻고, 상기 복수의 확산된 제2 변조 심볼 열을 상기 PUCCH 내의

5 해당 SC-FDMA 심볼을 통해 전송하도록 구성된, 단말.

【청구항 9】

제8항에 있어서,

상기 복수의 확산된 제2 변조 심볼 열에는 SC-FDMA 심볼 단위로 단일 반송파 특성을 위한 프리코딩이 적용된 것을 특징으로 하는 단말,

10 【청구항 10】

제8항에 있어서,

상기 제1 변조 심볼 열에서 앞의 절반은 첫 번째 슬롯으로 분주되고, 뒤의 절반은 두 번째 슬롯으로 분주되는 것을 특징으로 하는, 단말.

【청구항 11】

15 제8항에 있어서,

상기 확산 과정에 사용되는 확산 코드는 슬롯마다 독립적으로 결정되는 것을 특징으로 하는, 단말.

【청구항 12】

제11항에 있어서,

20 상기 확산 과정에 사용되는 확산 코드는 슬롯을 경계로 호핑되는 것을 특징으로 하는, 단말.

【청구항 13】

제8항에 있어서,

25 각 슬롯 내에서 상기 복수의 확산된 제2 변조 심볼 열이 전송되는 SC-FDMA 심볼의 인덱스는 표준 순환 전치인 경우 0, 2, 3, 4 및 6이고, 확장 순환 전치인 경우 0, 1, 2, 4, 및 5이고,

상기 확산 과정에 사용되는 확산 코드는 하기 표의 직교 코드로부터

선택되는 것을 특징으로 하는, 단말.

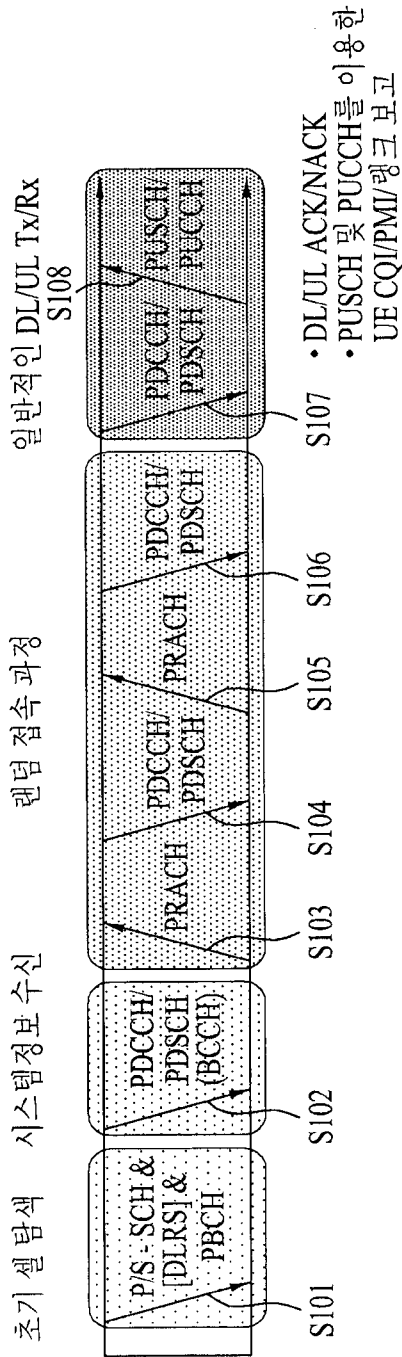
| Index m | Orthogonal code<br>SF=5                                       |
|---------|---------------------------------------------------------------|
| 0       | $[1 \ 1 \ 1 \ 1 \ 1]$                                         |
| 1       | $[1 \ e^{j2\pi/5} \ e^{j4\pi/5} \ e^{j6\pi/5} \ e^{j8\pi/5}]$ |
| 2       | $[1 \ e^{j4\pi/5} \ e^{j8\pi/5} \ e^{j2\pi/5} \ e^{j6\pi/5}]$ |
| 3       | $[1 \ e^{j6\pi/5} \ e^{j2\pi/5} \ e^{j8\pi/5} \ e^{j4\pi/5}]$ |
| 4       | $[1 \ e^{j8\pi/5} \ e^{j6\pi/5} \ e^{j4\pi/5} \ e^{j2\pi/5}]$ |

【청구항 14】

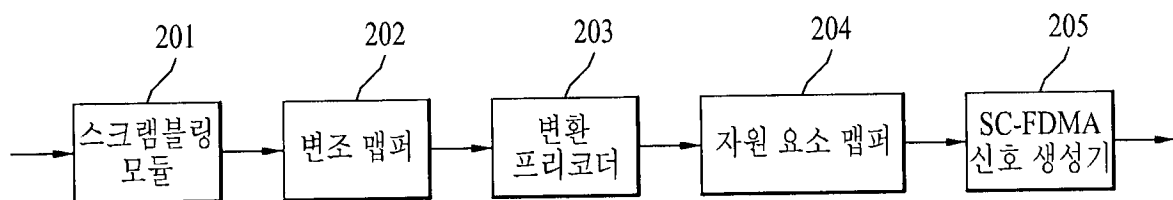
제8항에 있어서,

- 5        상기 단일 코드워드는 복수의 하향링크 데이터에 대한 다중 ACK/NACK(Acknowledgement/Negative ACK) 정보가 조인트 코딩된 것을 특징으로 하는, 단말.

[도 1]

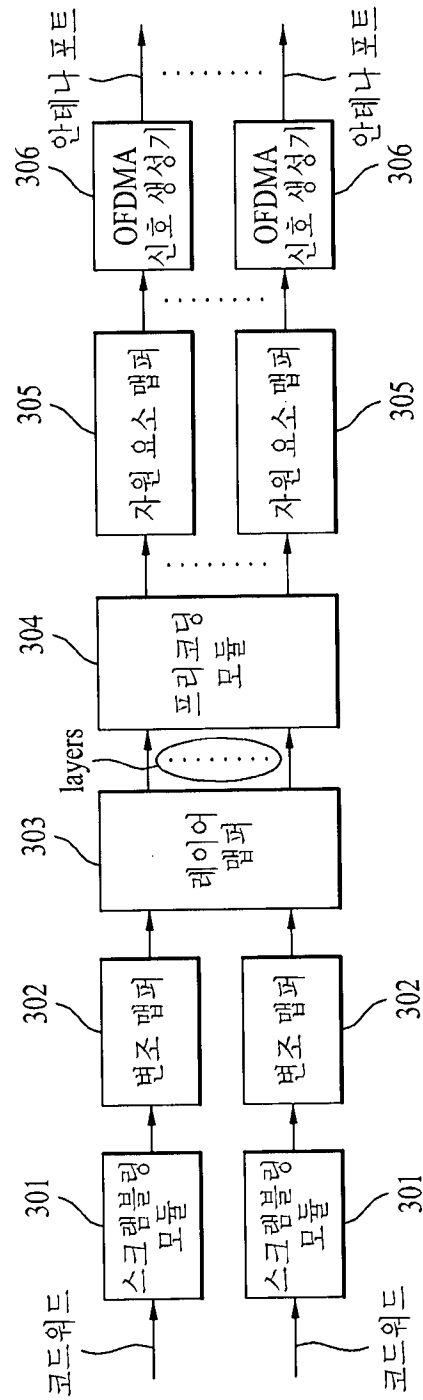


[도 2]

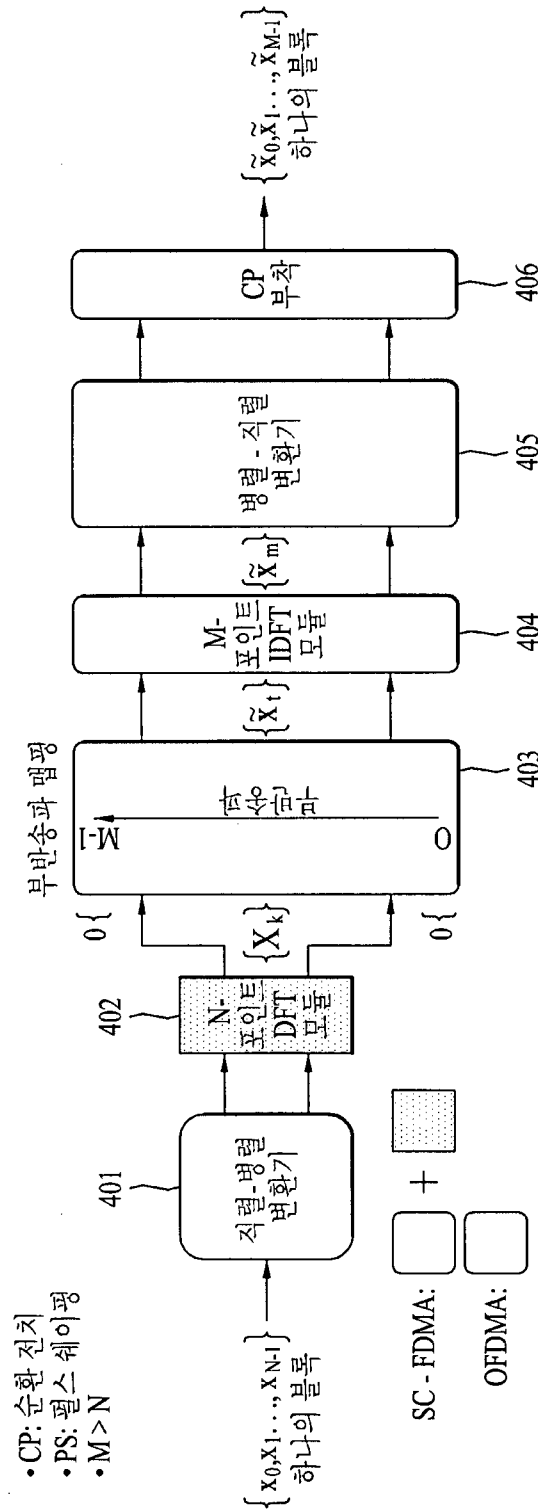




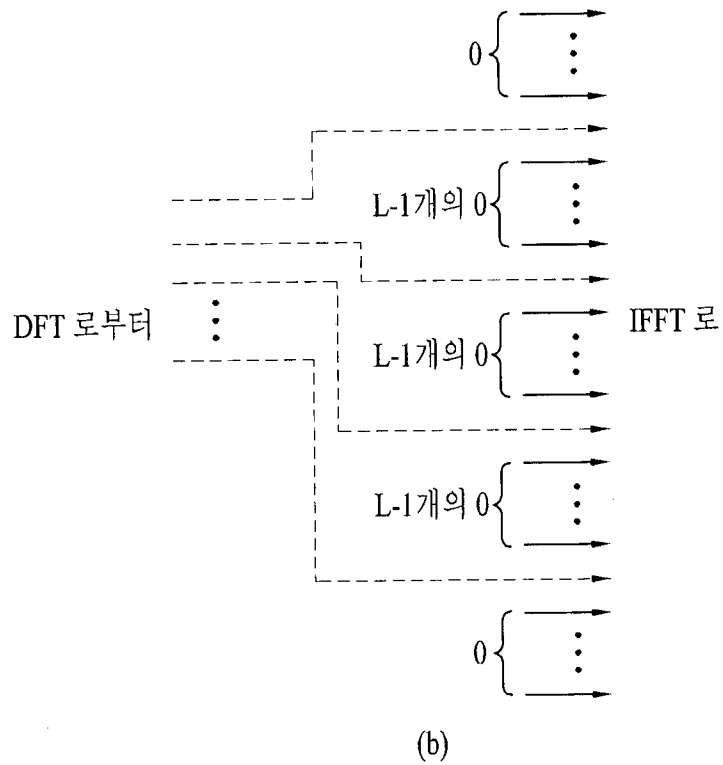
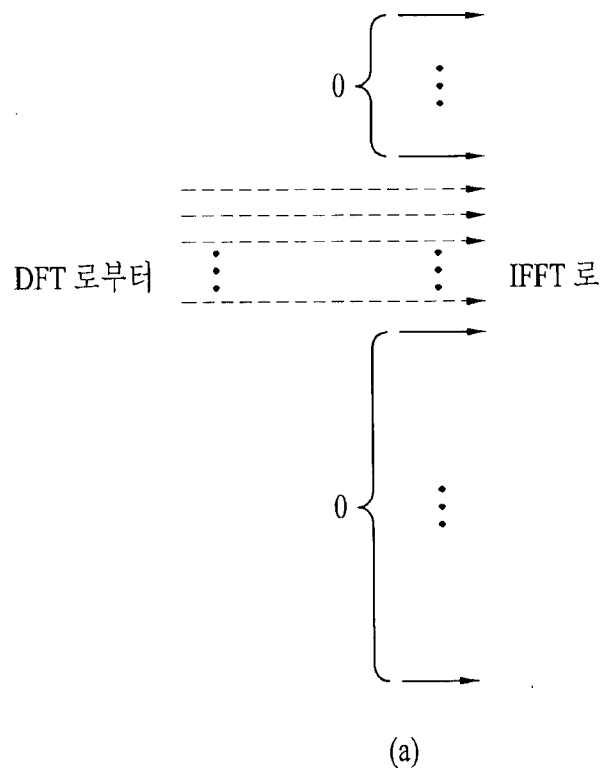
[도 3]



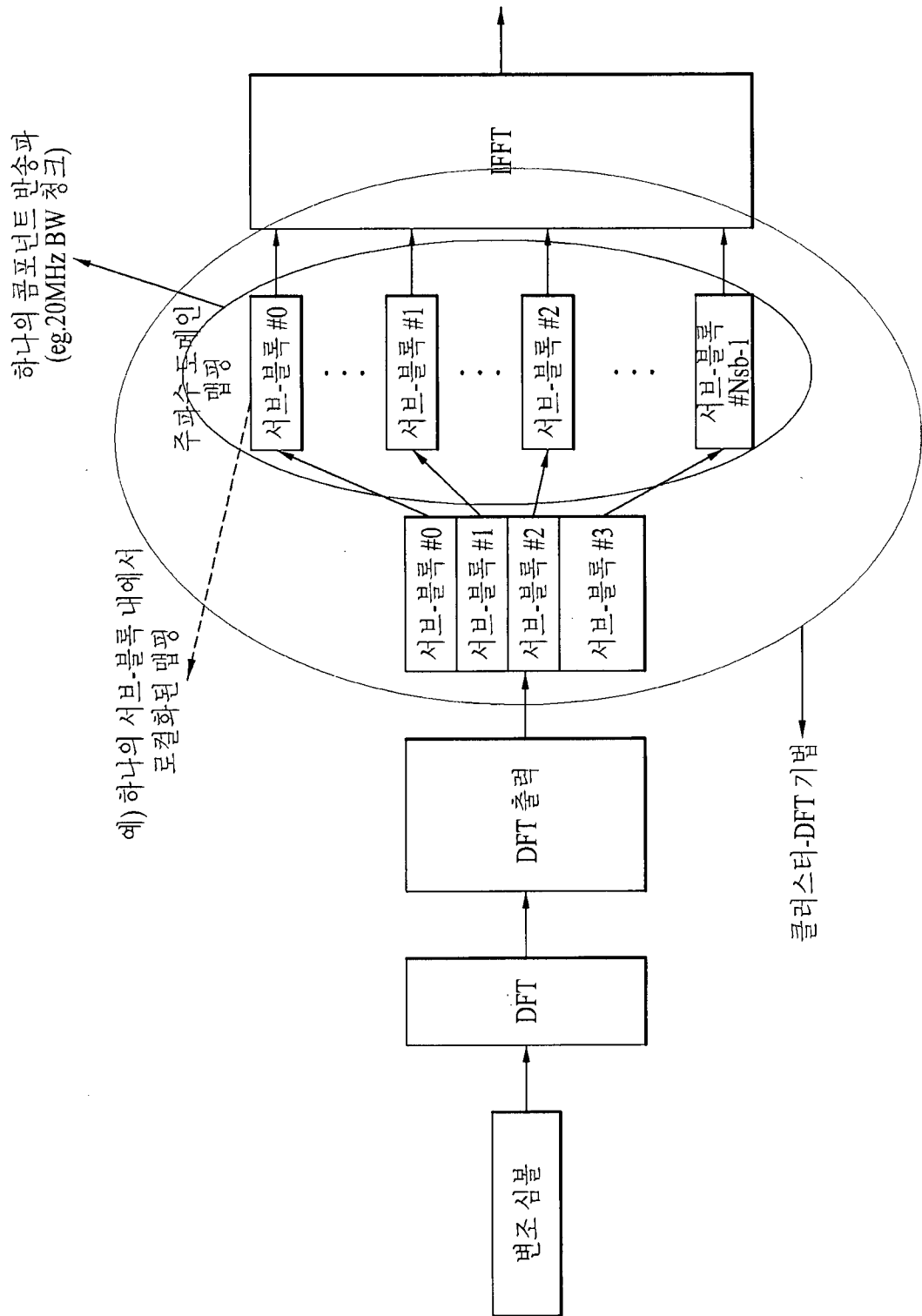
[도 4]



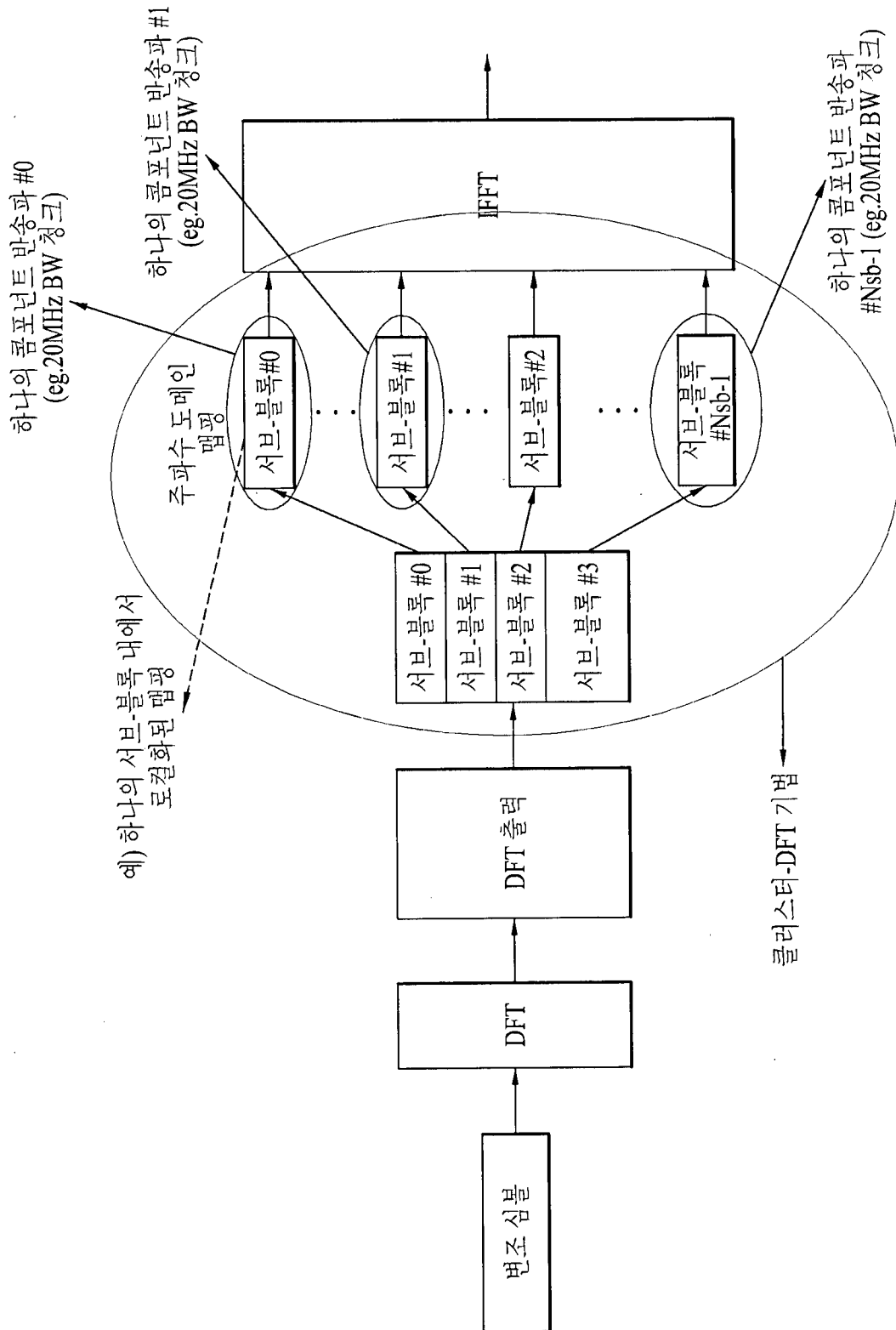
[도 5]



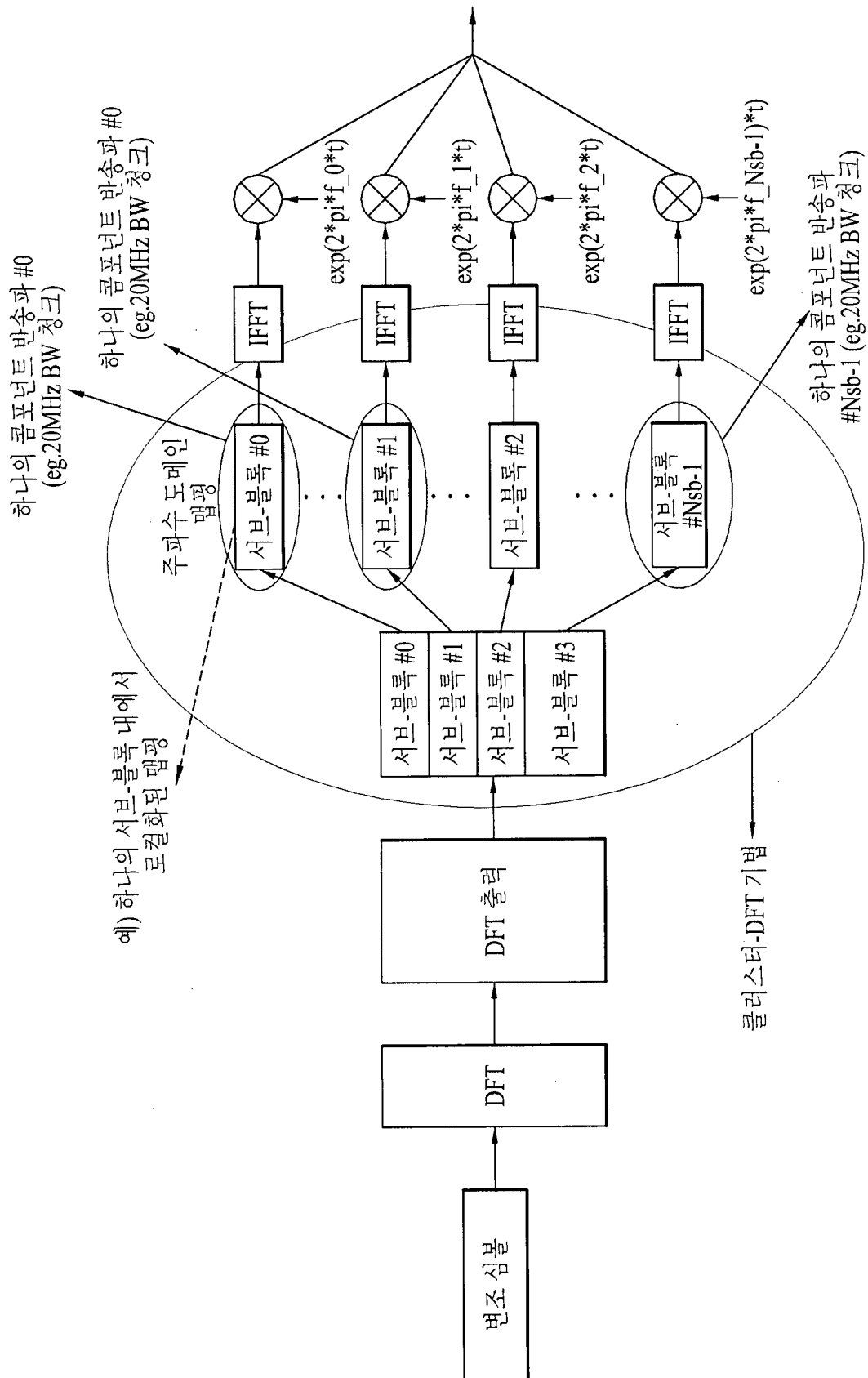
[도 6]



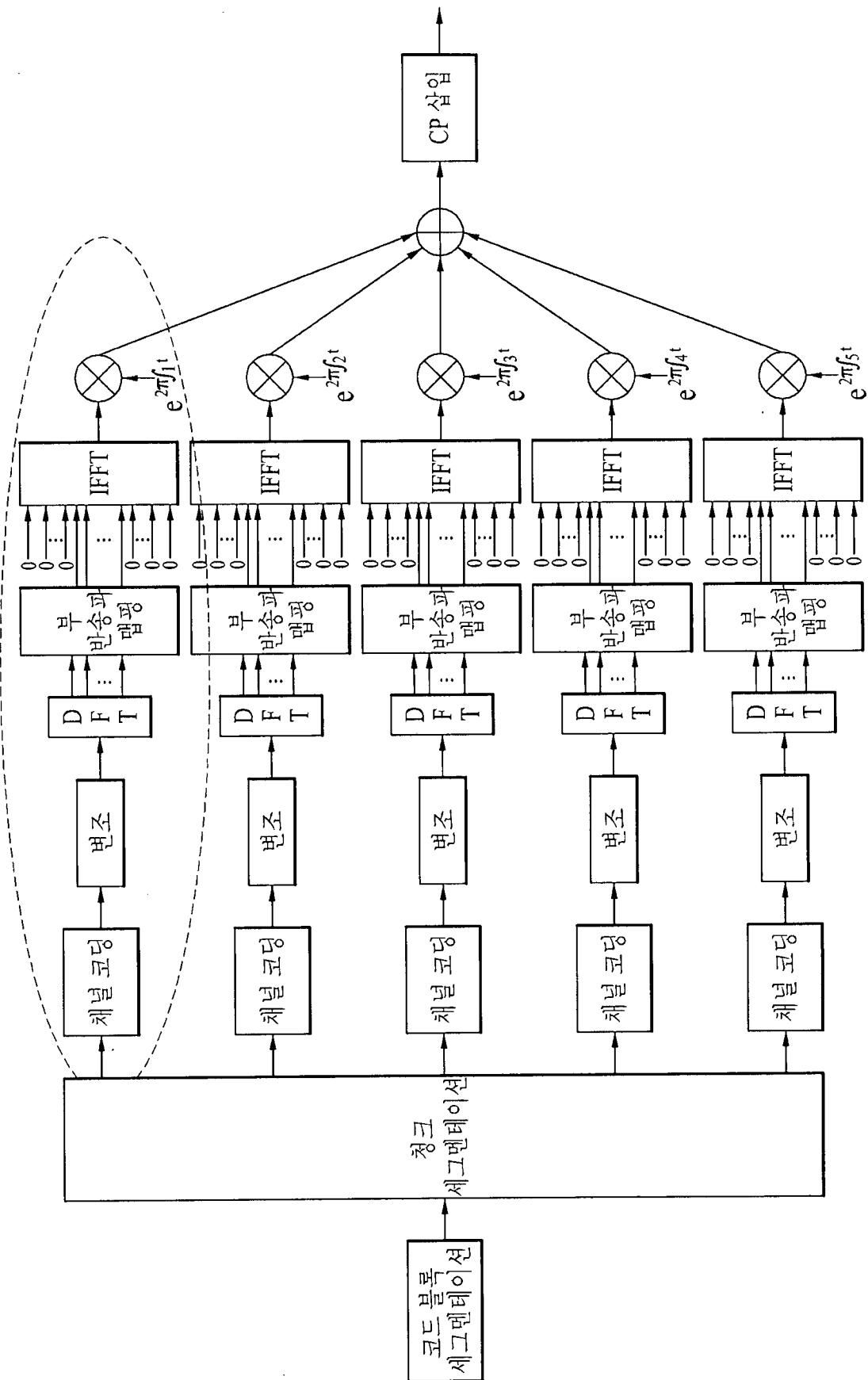
[도 7]



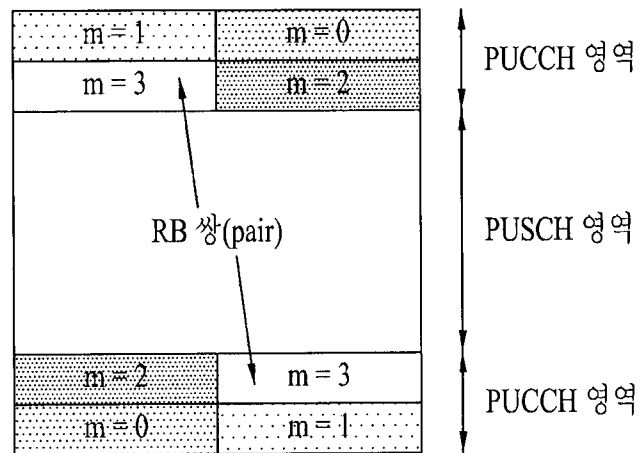
[도 8]



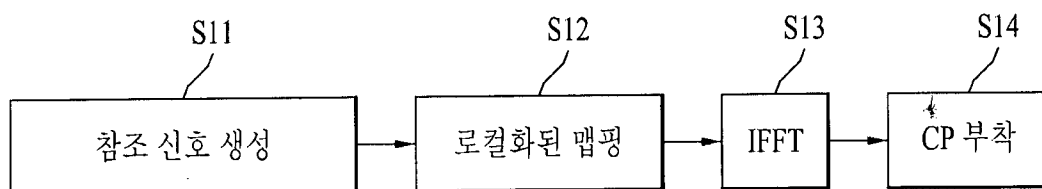
[도 9]



[도 10]

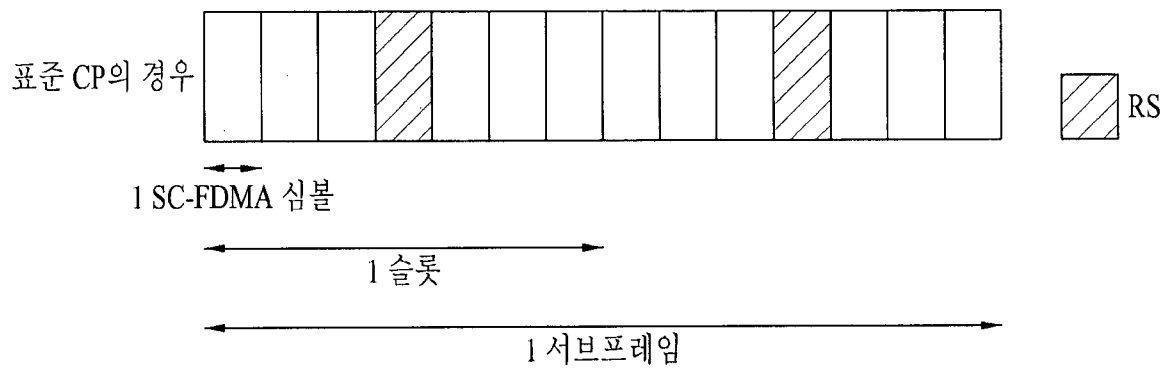


[도 11]

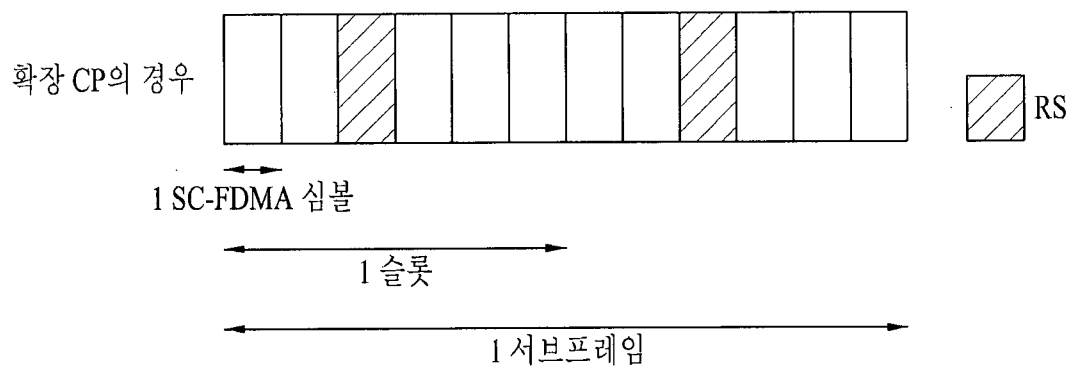




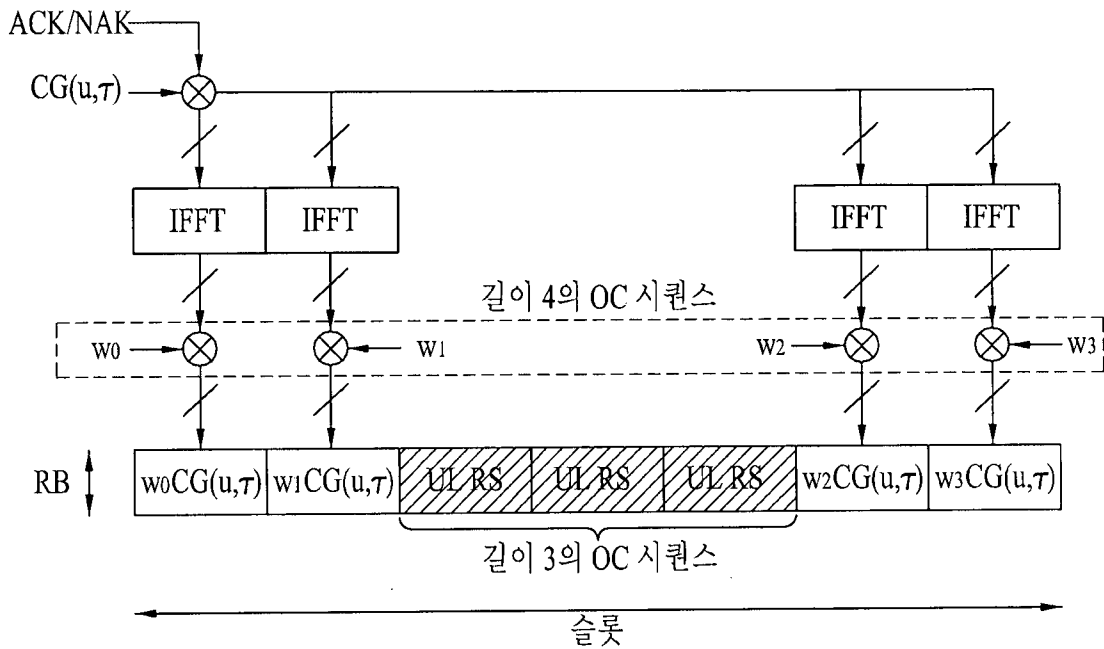
[도 12a]



[도 12b]

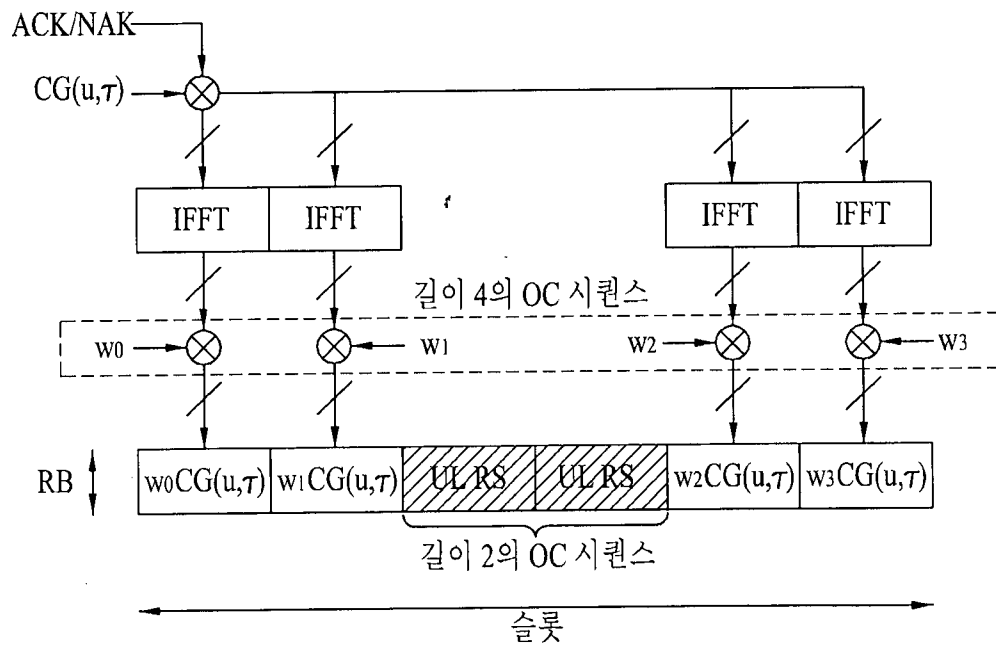


[도 13]



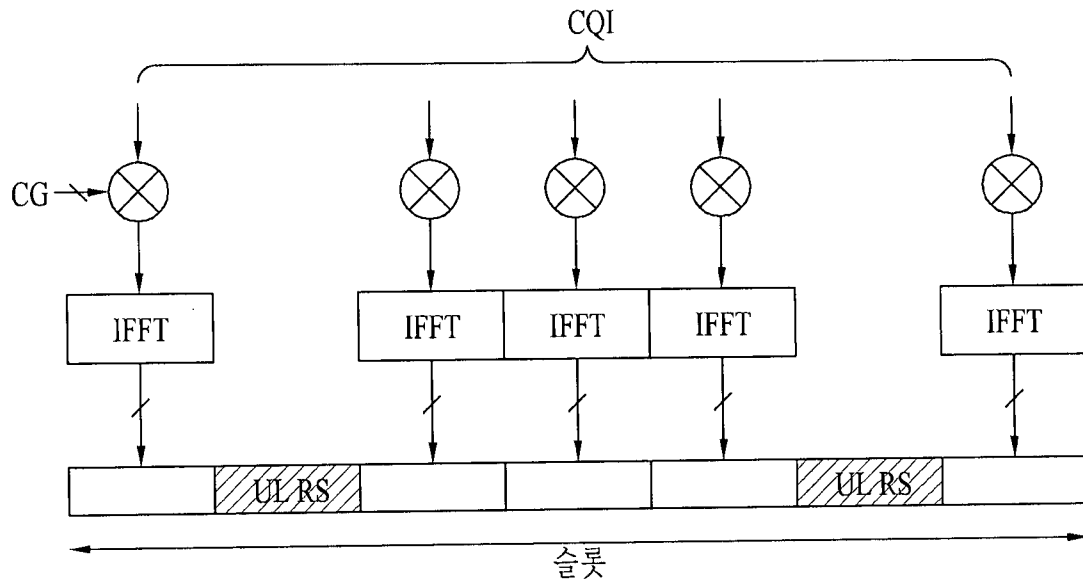
PUCCH 포맷 1a 및 1b 구조 (표준 CP 케이스)

[도 14]



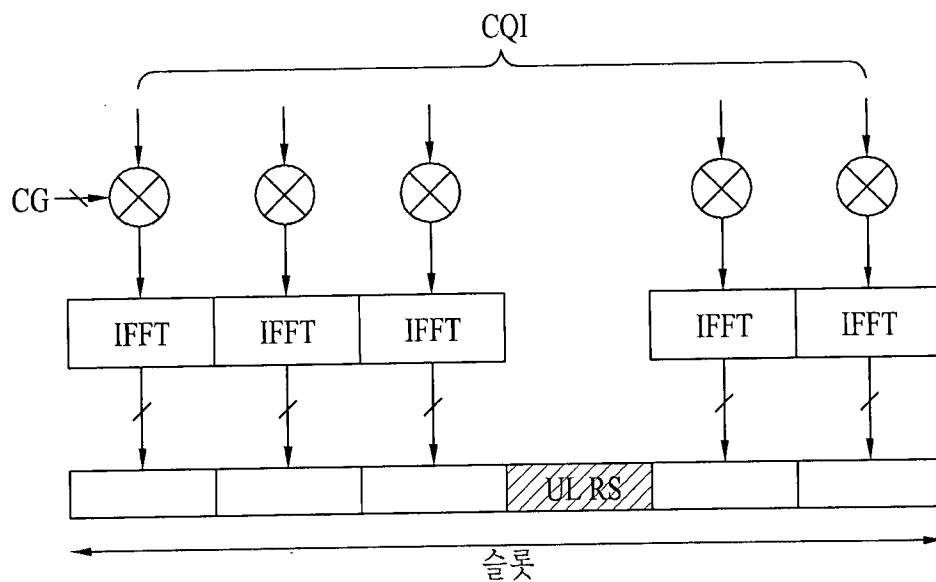
PUCCH 포맷 1a 및 1b 구조 (확장 CP 케이스)

[도 15]



PUCCH 포맷 2, 2a 및 2b 구조 (표준 CP 케이스)

[도 16]



PUCCH 포맷 2, 2a 및 2b 구조 (표준 CP 케이스)

[도 17]

자원 할당: 표준 CP에서 18개의 ACK/NACK 채널  $\Delta_{\text{shift}}^{\text{PUCCH}} = 2$

| 셀 특정 순환 쉬프트 오프셋                             |                                             |                           | RS 직교 커버                  |                           |    |
|---------------------------------------------|---------------------------------------------|---------------------------|---------------------------|---------------------------|----|
| $\delta_{\text{offset}}^{\text{PUCCH}} = 1$ | $\delta_{\text{offset}}^{\text{PUCCH}} = 0$ | $\bar{n}_{\text{OC}} = 0$ | $\bar{n}_{\text{OC}} = 1$ | $\bar{n}_{\text{OC}} = 2$ |    |
| $n_{\text{CS}} = 1$                         | $n_{\text{CS}} = 0$                         | $n' = 0$                  |                           |                           |    |
| 2                                           | 1                                           |                           | 6                         |                           | 12 |
| 3                                           | 2                                           | 1                         |                           |                           | 13 |
| 4                                           | 3                                           |                           | 7                         |                           |    |
| 5                                           | 4                                           | 2                         |                           |                           | 14 |
| 6                                           | 5                                           |                           | 8                         |                           |    |
| 7                                           | 6                                           | 3                         |                           |                           | 15 |
| 8                                           | 7                                           |                           | 9                         |                           |    |
| 9                                           | 8                                           | 4                         |                           |                           | 16 |
| 10                                          | 9                                           |                           | 10                        |                           |    |
| 11                                          | 10                                          | 5                         |                           |                           | 17 |
| 0                                           | 11                                          |                           | 11                        |                           |    |

| ACK/NACK 직교 커버      |                     |                     |
|---------------------|---------------------|---------------------|
| $n_{\text{OC}} = 0$ | $n_{\text{OC}} = 1$ | $n_{\text{OC}} = 2$ |
| $n' = 0$            |                     | 12                  |
|                     | 6                   |                     |
| 1                   |                     | 13                  |
|                     | 7                   |                     |
| 2                   |                     | 14                  |
|                     | 8                   |                     |
| 3                   |                     | 15                  |
|                     | 9                   |                     |
| 4                   |                     | 16                  |
|                     | 10                  |                     |
| 5                   |                     | 17                  |
|                     | 11                  |                     |

$\Delta_{\text{shift}}^{\text{PUCCH}} \in \begin{cases} \{1,2,3\} & \text{표준 순환 전치의 경우} \\ \{1,2,3\} & \text{확장 순환 전치의 경우} \end{cases}$  CAZAC 시퀀스의 셀-특정 순환 쉬프트 값

$\delta_{\text{offset}}^{\text{PUCCH}} \in \{0,1,\dots,\Delta_{\text{shift}}^{\text{PUCCH}} - 1\}$  셀 특정 순환 쉬프트 오프셋

$n_{\text{OC}}$  ACK/NACK를 위한 직교 시퀀스 인덱스  
 $\bar{n}_{\text{OC}}$  RS를 위한 직교 시퀀스 인덱스  
 $n_{\text{CS}}$  CAZAC 시퀀스의 순환 쉬프트 값  
 $n'$  RB에서 채널화에 사용되는 ACK/NACK 자원 인덱스

[도 18]

| 순환 쉬프트 | 직교 커버                   |                         |                         |          |  |  |  |  |
|--------|-------------------------|-------------------------|-------------------------|----------|--|--|--|--|
|        | OC <sub>index</sub> = 0 | OC <sub>index</sub> = 1 | OC <sub>index</sub> = 2 |          |  |  |  |  |
| 0      | +                       | +                       | +                       | ACK/NACK |  |  |  |  |
| 1      | +                       | +                       | +                       |          |  |  |  |  |
| 2      | +                       | +                       | +                       |          |  |  |  |  |
| 3      | +                       | +                       | +                       |          |  |  |  |  |
| 4      | +                       | +                       | +                       | CQI      |  |  |  |  |
| 5      | +                       | +                       | +                       |          |  |  |  |  |
| 6      | +                       | +                       | +                       |          |  |  |  |  |
| 7      | +                       | +                       | +                       |          |  |  |  |  |
| 8      | +                       | +                       | +                       | 가드 쉬프트   |  |  |  |  |
| 9      | +                       | +                       | +                       |          |  |  |  |  |
| 10     | +                       | +                       | +                       |          |  |  |  |  |
| 11     | +                       | +                       | +                       |          |  |  |  |  |

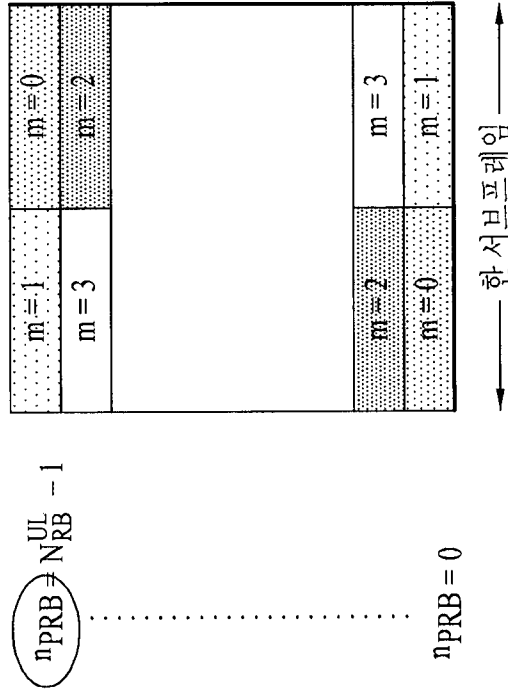
[도 19]

□ 슬롯  $n_s$ 에서 PUCCH의 전송에 사용되는 PRB들

$$n_{PRB} = \begin{cases} \left\lfloor \frac{m}{2} \right\rfloor & \text{if } (m + n_s \bmod 2) \bmod 2 = 0 \\ N_{RB}^{UL} - 1 - \left\lfloor \frac{m}{2} \right\rfloor & \text{if } (m + n_s \bmod 2) \bmod 2 = 1 \end{cases}$$

• 맵핑 순서 :

- 외부 경계에 있는 RB들로부터 내부 경계에 있는 RB들로
- PUCCH 포맷 2/2a/2b 우선
- 다음으로 혼합된 ACK/NACK 및 CQI 포맷
- PUCCH 포맷 1/1a/1b



PUCCH 포맷 1/1a/1b

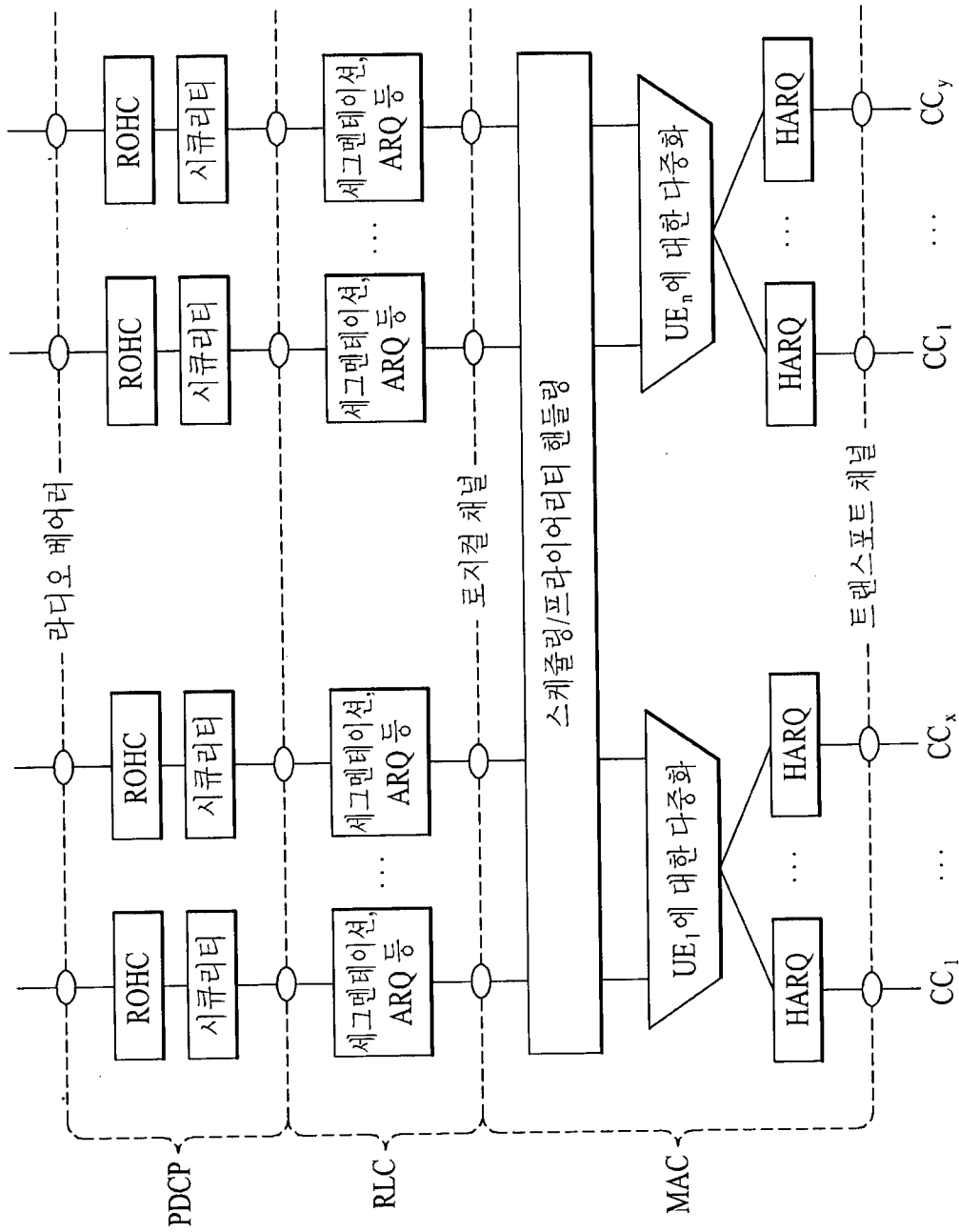
$$m = \begin{cases} N_{RB}^{(2)} \\ n_{PUCCH}^{(1)} - c \cdot N_{cs}^{(1)} / \Delta_{shift}^{PUCCH} \\ \left\lfloor \frac{c \cdot N_{cs}^{(1)} / \Delta_{shift}^{PUCCH}}{c \cdot N_{cs}^{(2)} / \Delta_{shift}^{PUCCH}} + N_{RB}^{(2)} \right\rfloor \end{cases}$$

$c = \begin{cases} 3 & \text{표준 순환 전치} \\ 2 & \text{확장 순환 전치} \end{cases}$

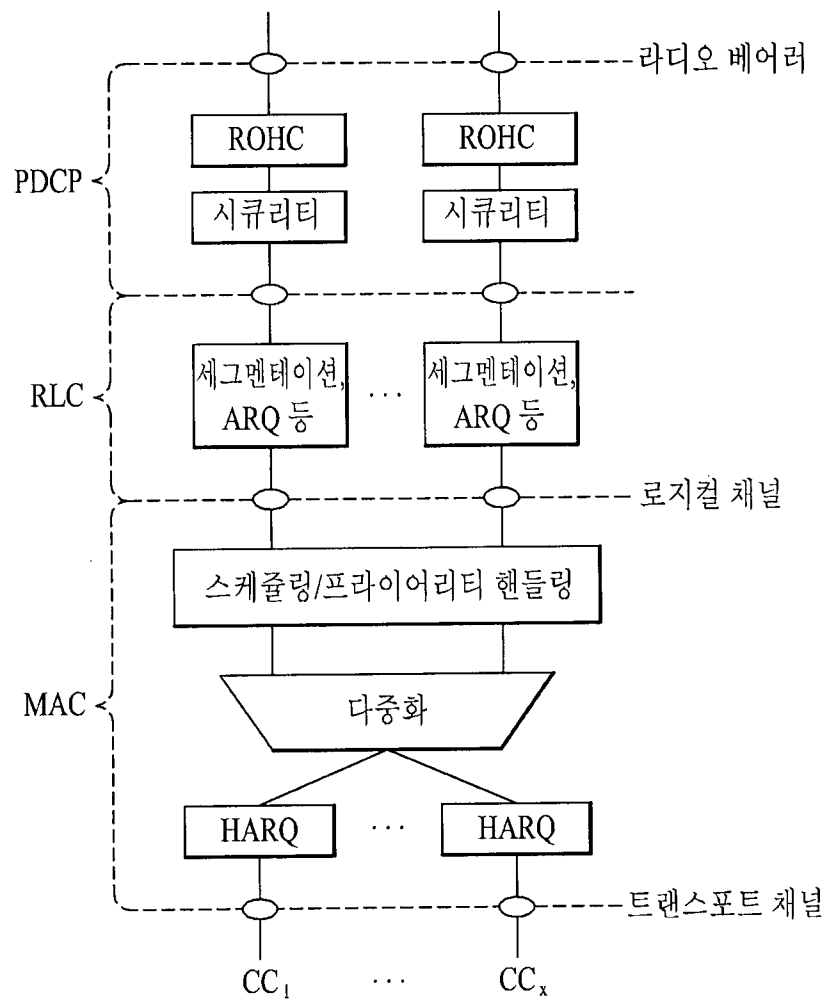
PUCCH 포맷 2/2a/2b

$$m = \left\lfloor \frac{n_{PUCCH}^{(2)}}{N_{sc}^{RB}} \right\rfloor$$

[도 20]

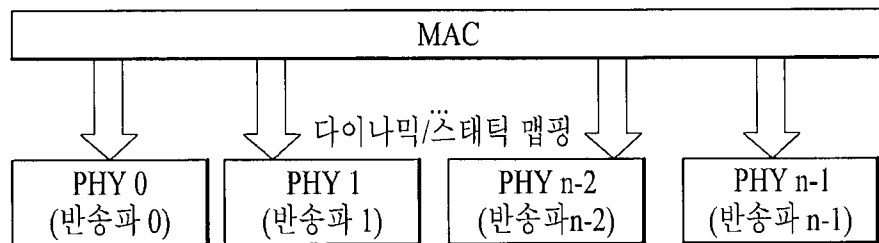


[도 21]

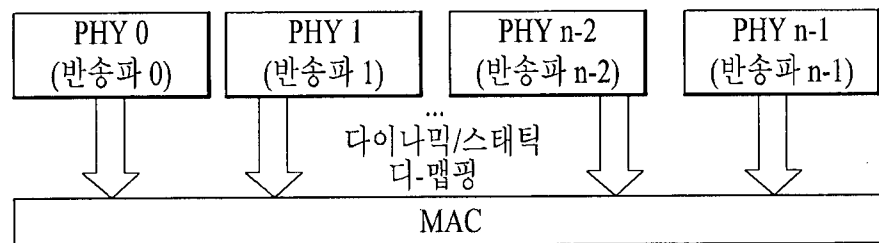




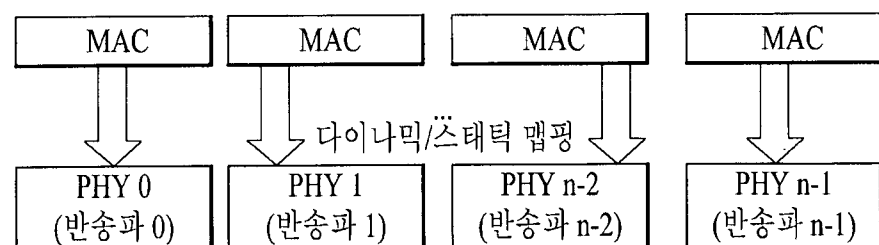
[도 22]



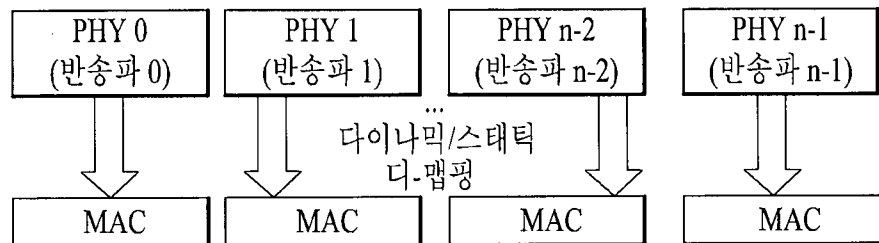
[도 23]



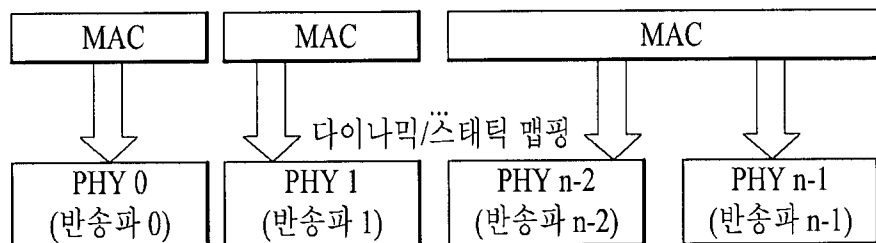
[도 24]



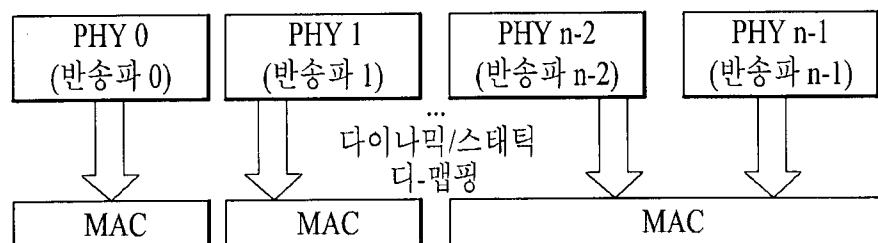
[도 25]



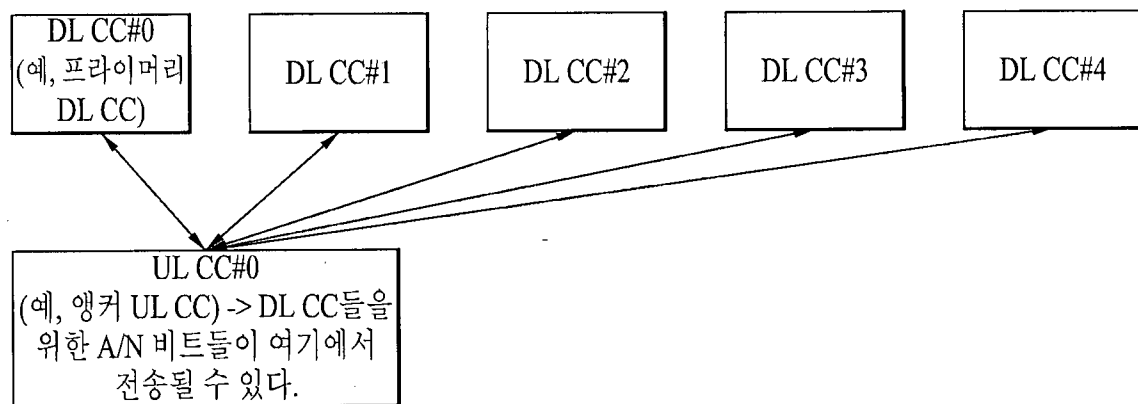
[도 26]



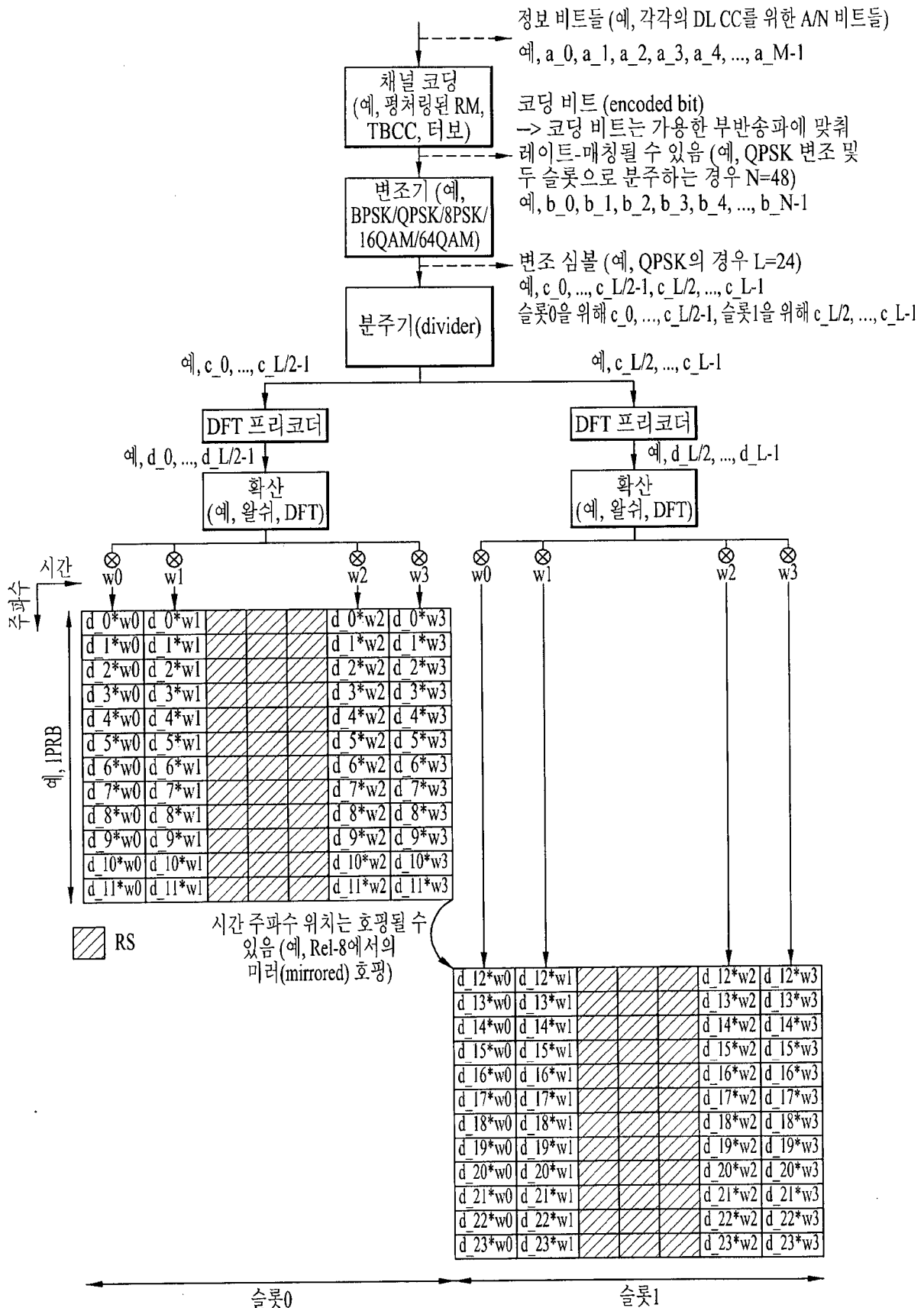
[도 27]



[도 28]

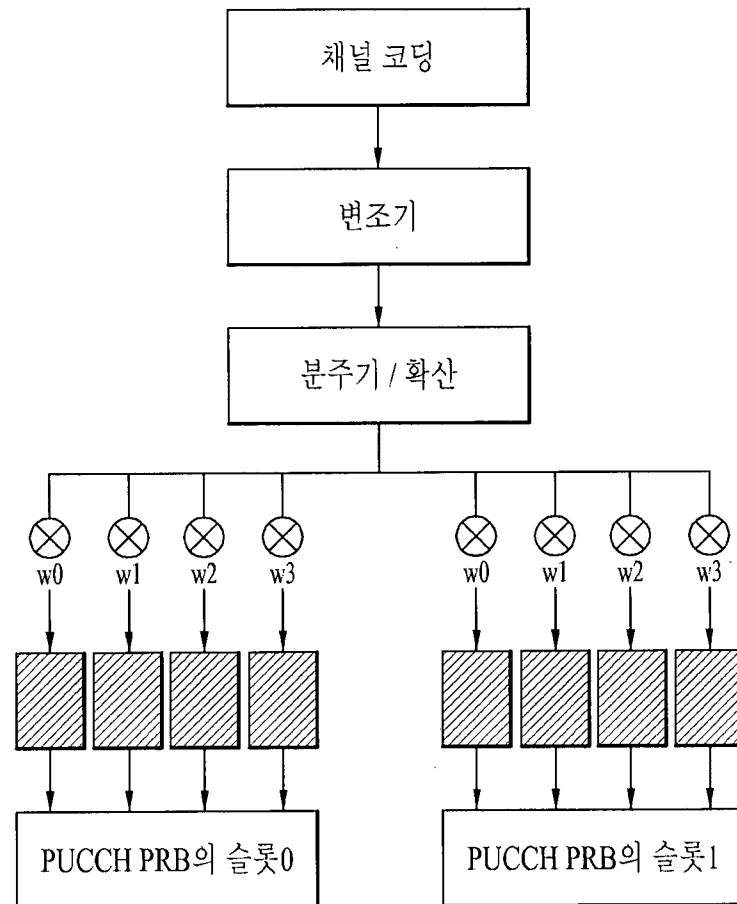


[도 29a]



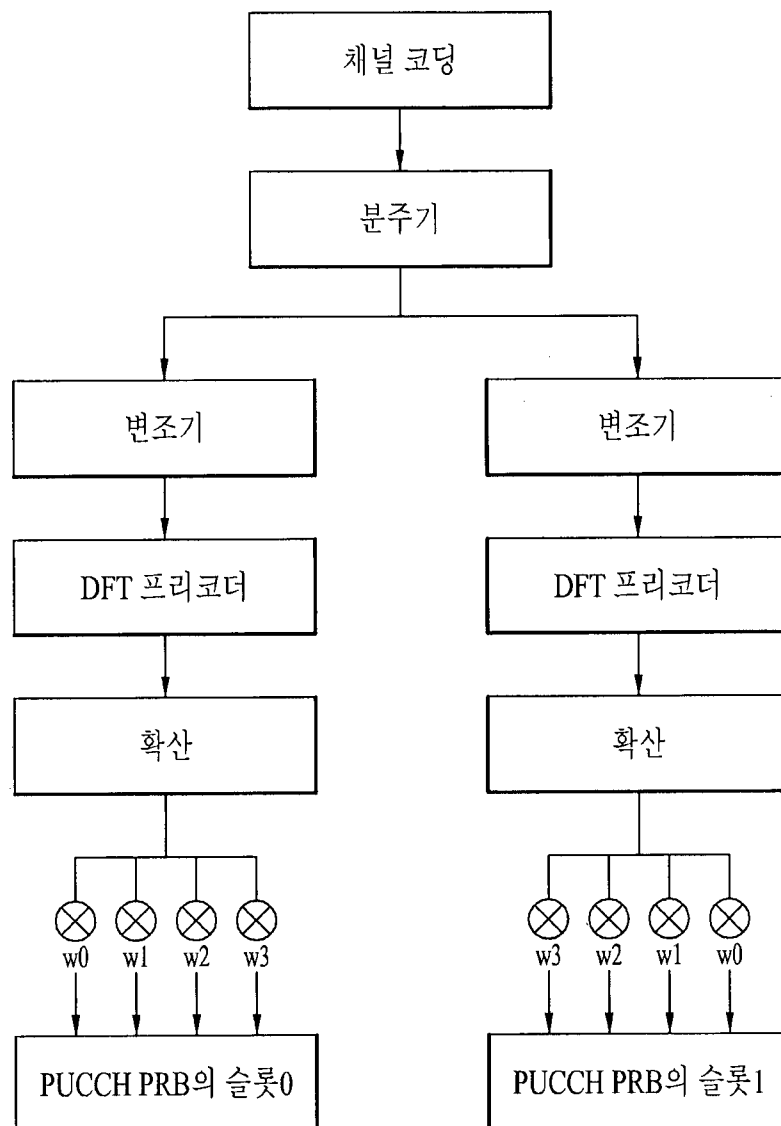
LTE PUCCH 포맷 1 구조의 재사용 (표준 CP 케이스)

[도 29b]

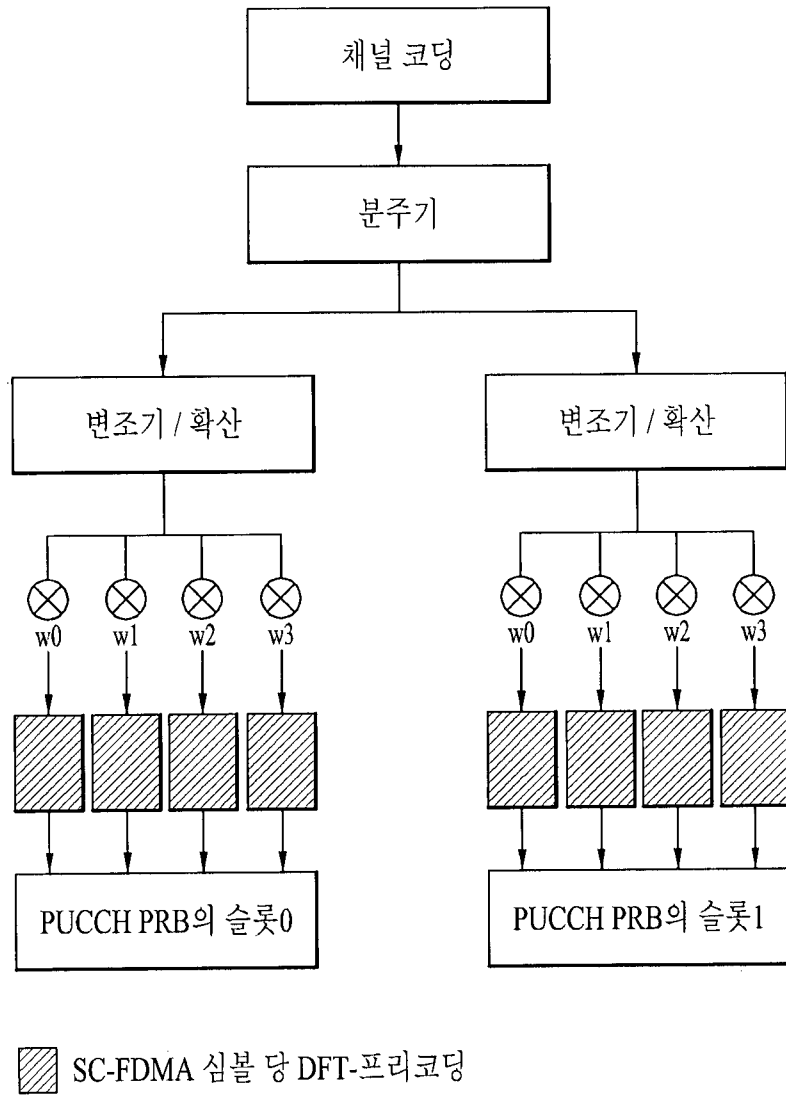


■ SC-FDMA 심볼 당 DFT-프리코딩

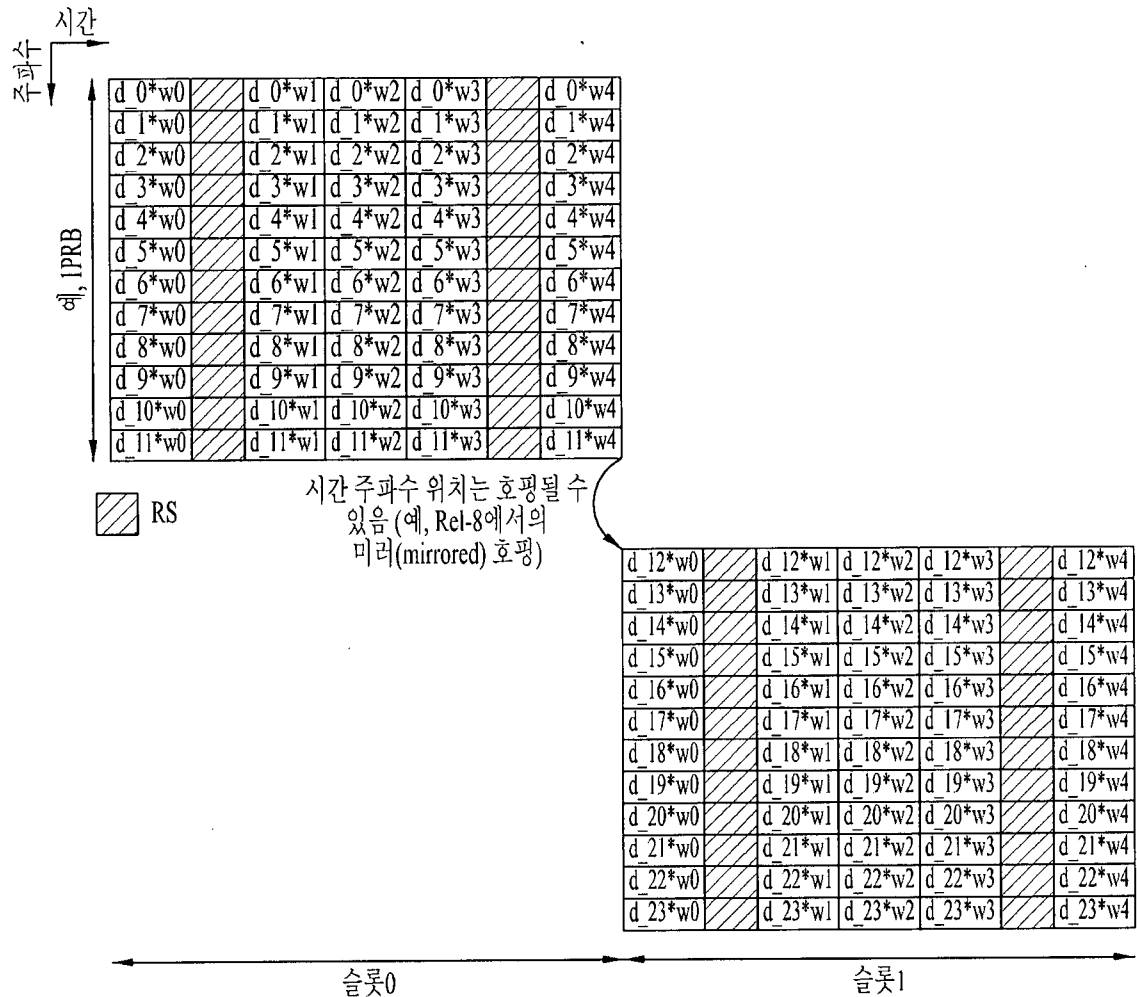
[도 29c]



[도 29d]



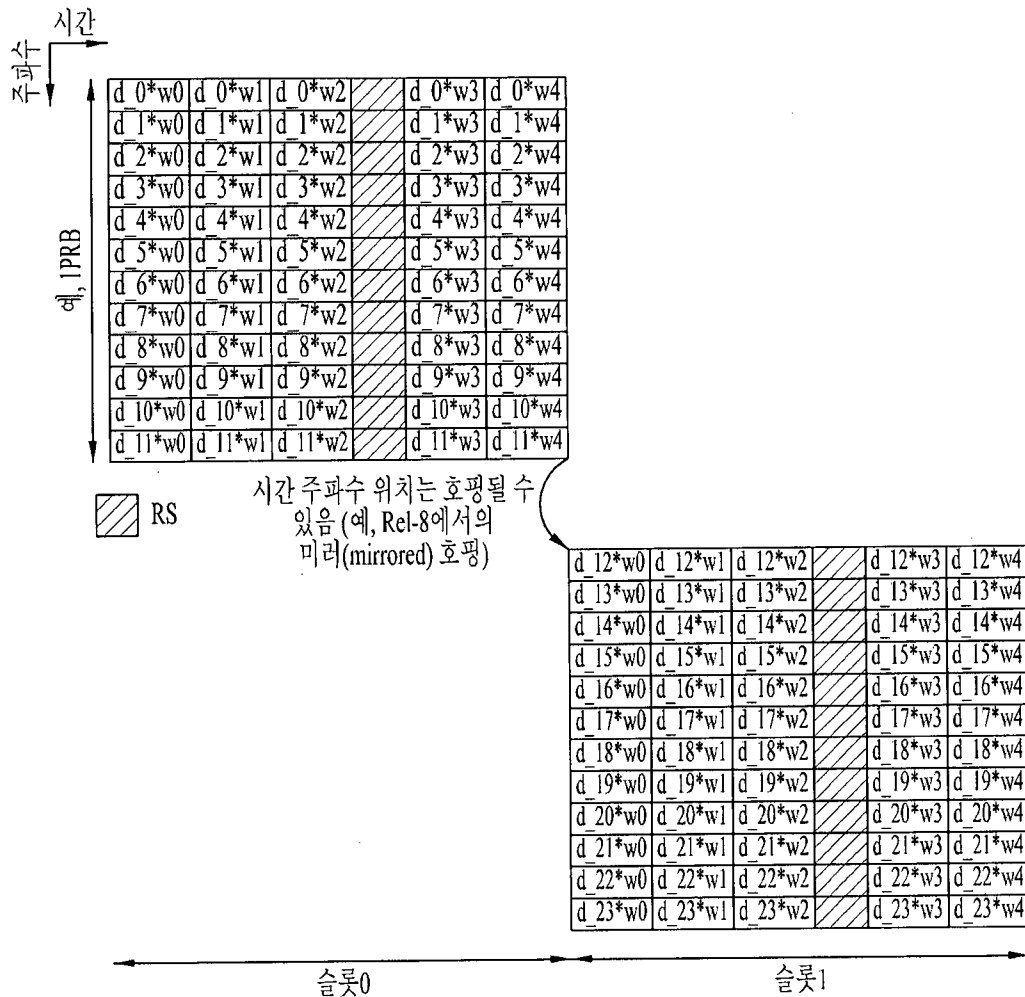
[도 29e]



LTE PUCCH 포맷 2 구조의 재사용 (표준 CP 케이스)

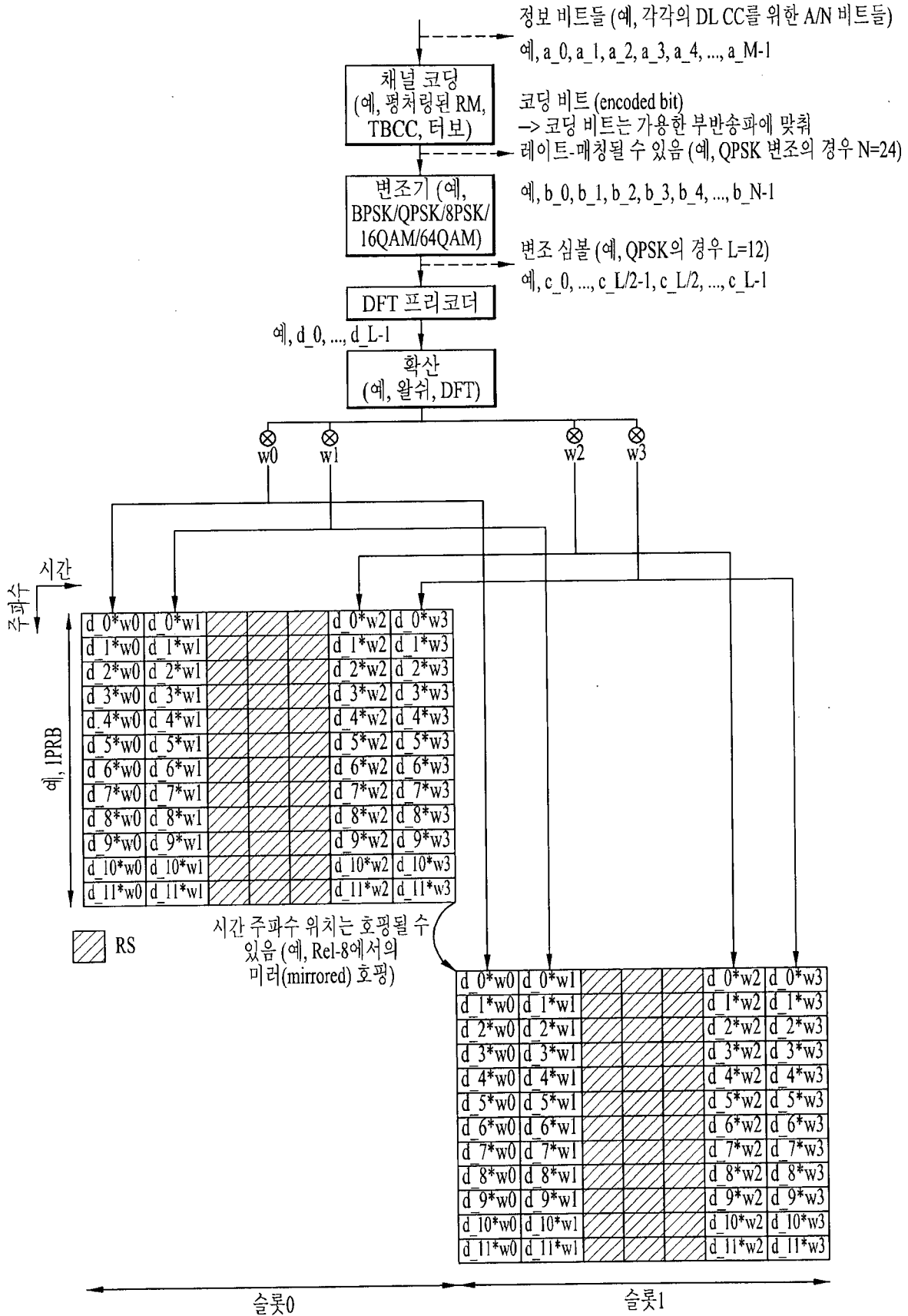


[도 29f]

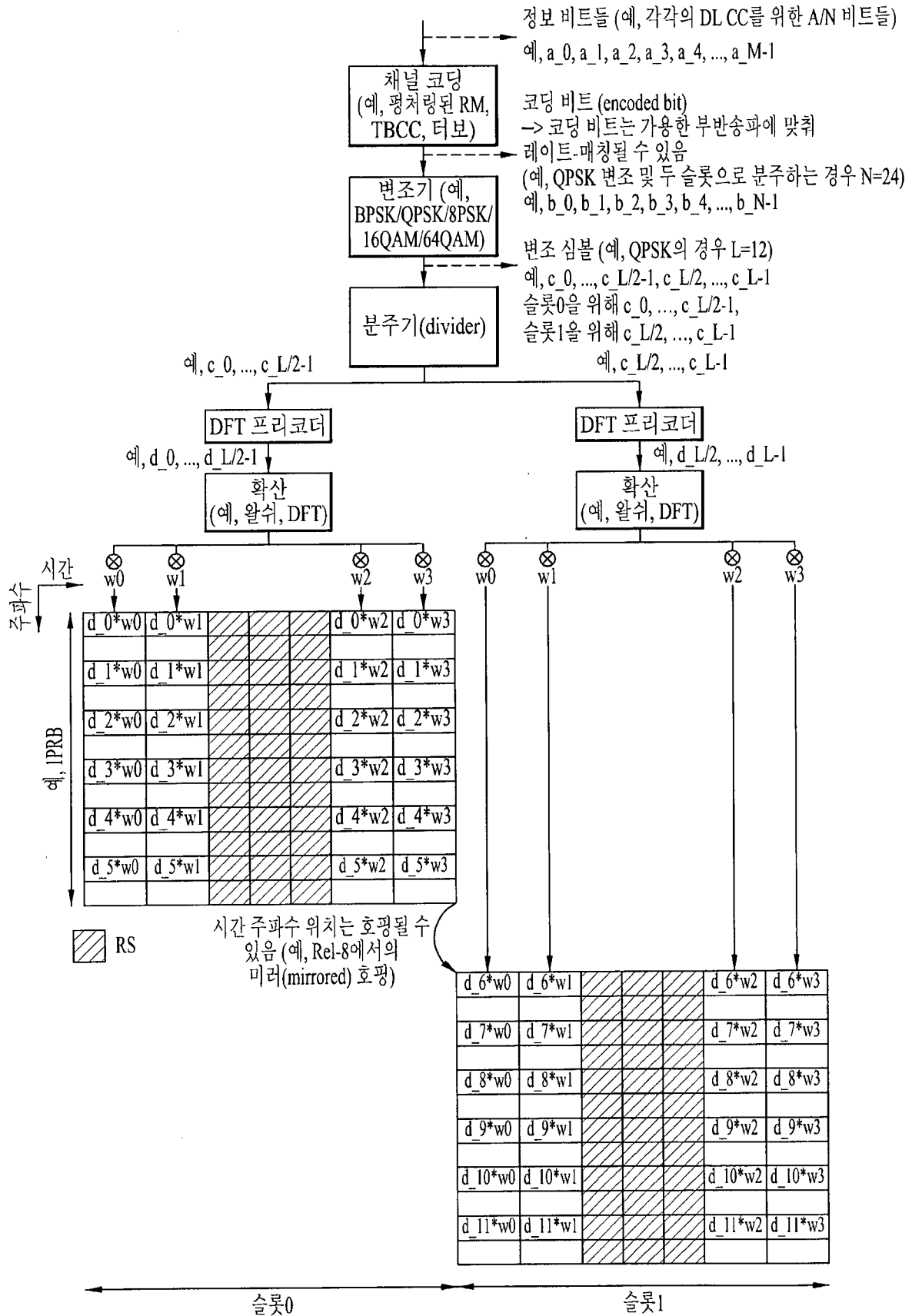


LTE PUCCH 포맷 2 구조의 재사용 (확장 CP 케이스)

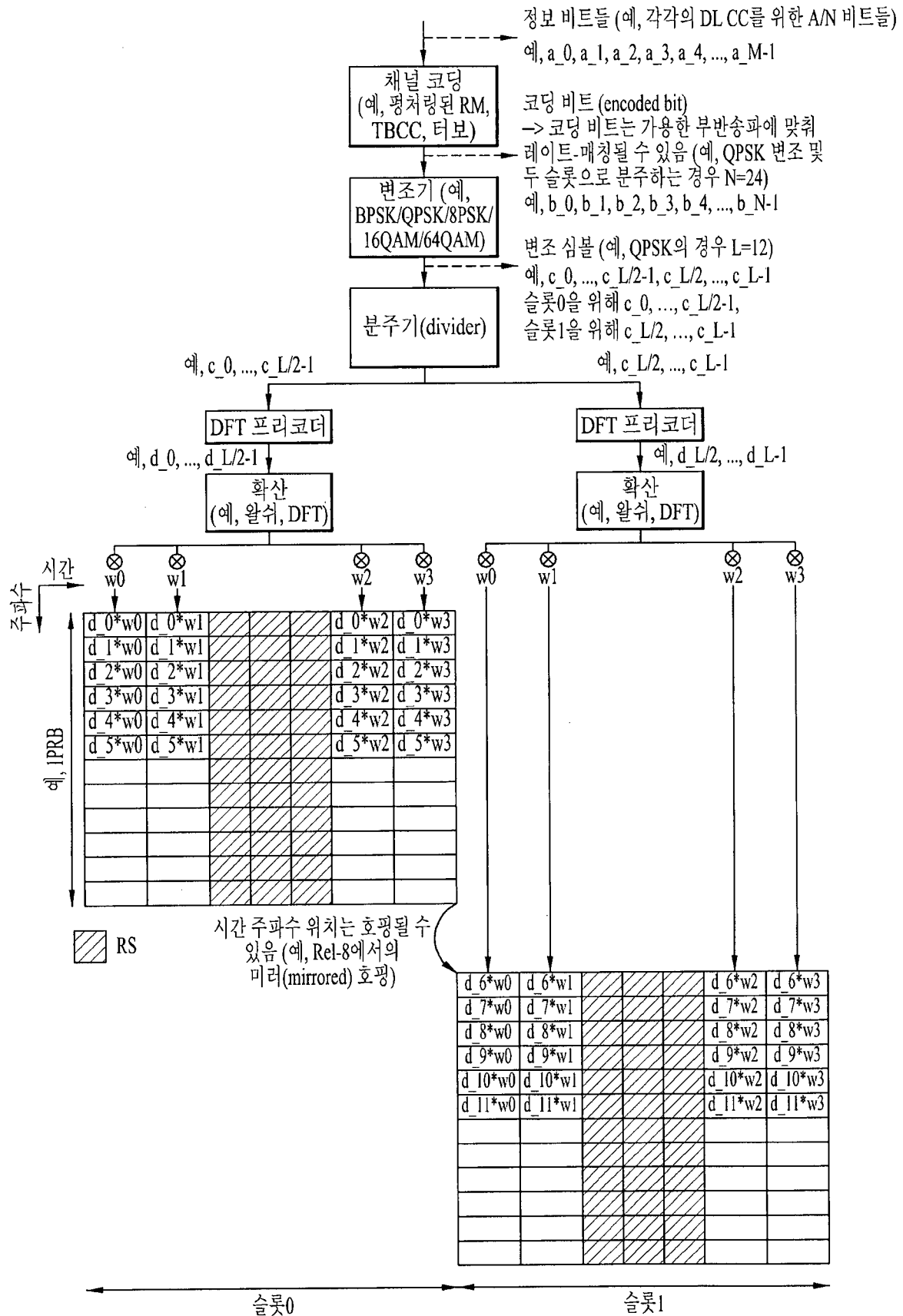
## [도 30]



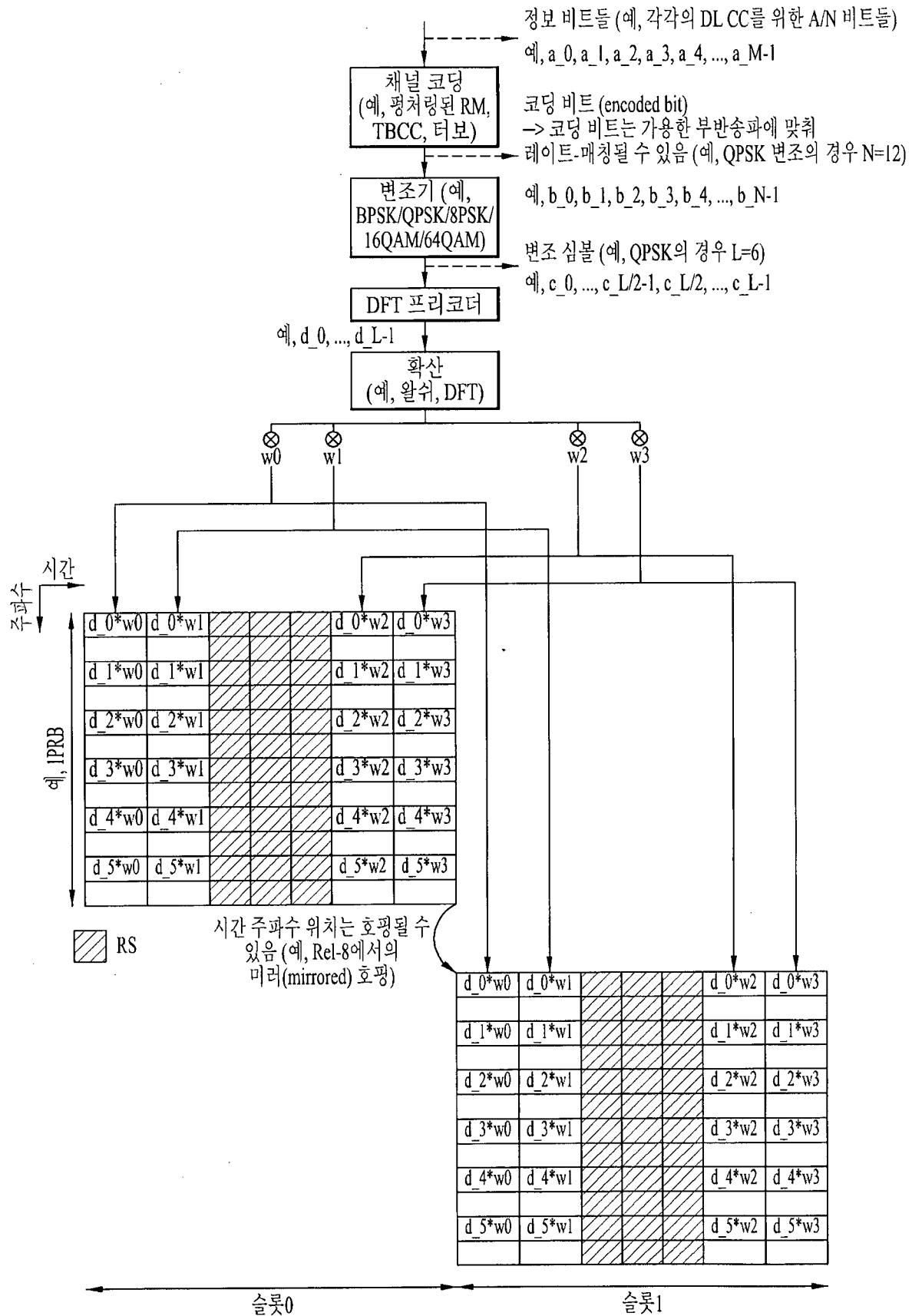
## [도 31]



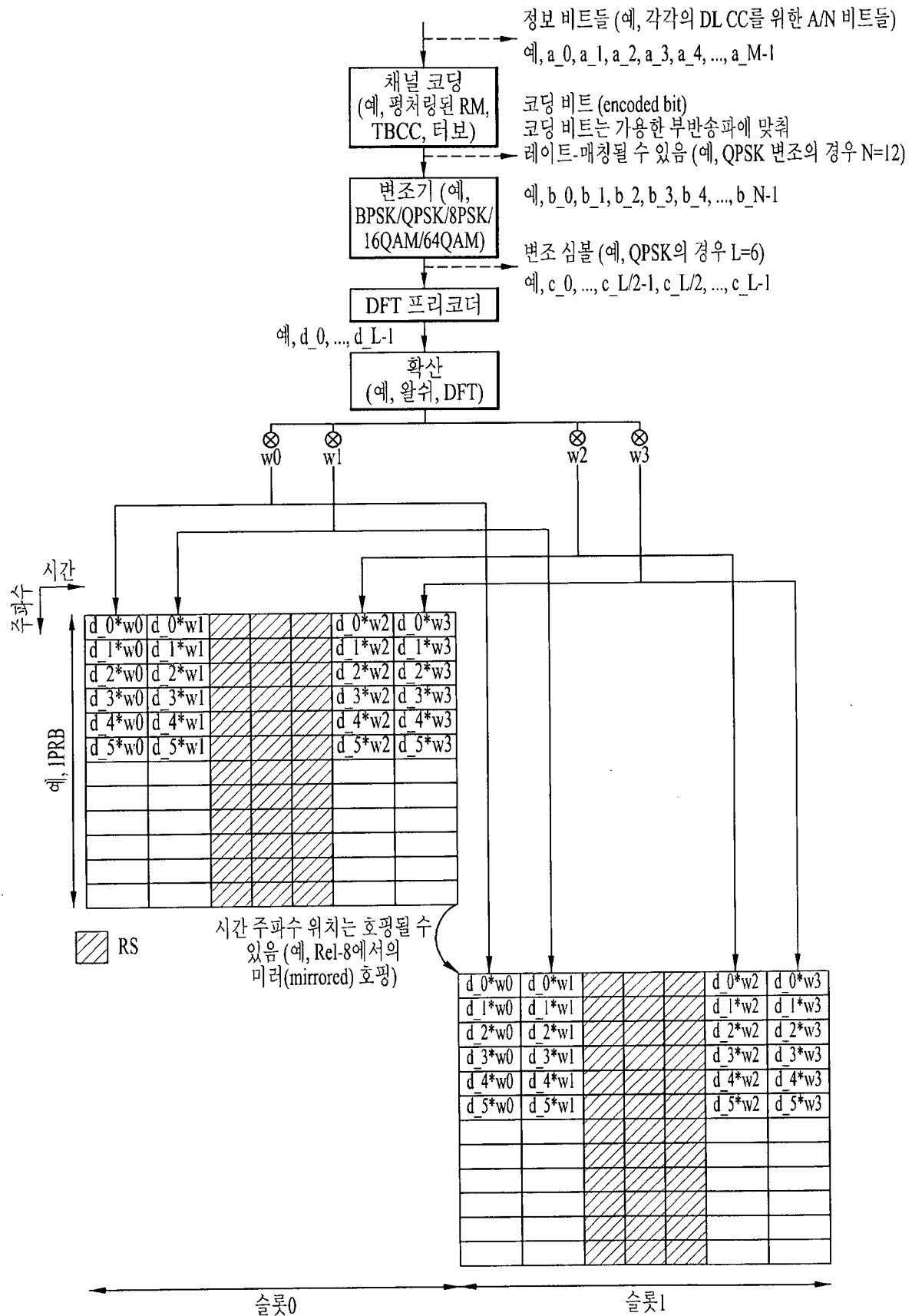
[도 32]



## [도 33]



## [도 34]



[도 35a]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2 | 3 |
|----|---|---|---|---|
| 0  | 0 | 1 | 2 | 3 |
| 1  | 0 | 1 | 2 | 3 |
| 2  | 0 | 1 | 2 | 3 |
| 3  | 0 | 1 | 2 | 3 |
| 4  | 0 | 1 | 2 | 3 |
| 5  | 0 | 1 | 2 | 3 |
| 6  | 0 | 1 | 2 | 3 |
| 7  | 0 | 1 | 2 | 3 |
| 8  | 0 | 1 | 2 | 3 |
| 9  | 0 | 1 | 2 | 3 |
| 10 | 0 | 1 | 2 | 3 |
| 11 | 0 | 1 | 2 | 3 |

주파수 인자 = 1인 경우

[도 35b]

직교 코드 인덱스

부반송파 인덱스

RS 다중화에 따른  
제한으로 인해 사용되지  
않을 수 있다

|    | 0 | 1 | 2 | 3 |
|----|---|---|---|---|
| 0  | 0 | 1 | 2 | 3 |
| 1  | 0 | 1 | 2 | 3 |
| 2  | 0 | 1 | 2 | 3 |
| 3  | 0 | 1 | 2 | 3 |
| 4  | 0 | 1 | 2 | 3 |
| 5  | 0 | 1 | 2 | 3 |
| 6  | 0 | 1 | 2 | 3 |
| 7  | 0 | 1 | 2 | 3 |
| 8  | 0 | 1 | 2 | 3 |
| 9  | 0 | 1 | 2 | 3 |
| 10 | 0 | 1 | 2 | 3 |
| 11 | 0 | 1 | 2 | 3 |

주파수 인자 = 1인 경우

[도 36a]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2 | 3 |
|----|---|---|---|---|
| 0  | 0 | 2 | 4 | 6 |
| 1  | 1 | 3 | 5 | 7 |
| 2  | 0 | 2 | 4 | 6 |
| 3  | 1 | 3 | 5 | 7 |
| 4  | 0 | 2 | 4 | 6 |
| 5  | 1 | 3 | 5 | 7 |
| 6  | 0 | 2 | 4 | 6 |
| 7  | 1 | 3 | 5 | 7 |
| 8  | 0 | 2 | 4 | 6 |
| 9  | 1 | 3 | 5 | 7 |
| 10 | 0 | 2 | 4 | 6 |
| 11 | 1 | 3 | 5 | 7 |

주파수 인자 = 2인 경우

[도 36b]

직교 코드 인덱스

부반송파 인덱스

RS 다중화에 따른  
제한으로 인해 사용되지  
않을 수 있다

|    | 0 | 1 | 2 | 3 |
|----|---|---|---|---|
| 0  | 0 | 2 | 4 | 6 |
| 1  | 1 | 3 | 5 | 7 |
| 2  | 0 | 2 | 4 | 6 |
| 3  | 1 | 3 | 5 | 7 |
| 4  | 0 | 2 | 4 | 6 |
| 5  | 1 | 3 | 5 | 7 |
| 6  | 0 | 2 | 4 | 6 |
| 7  | 1 | 3 | 5 | 7 |
| 8  | 0 | 2 | 4 | 6 |
| 9  | 1 | 3 | 5 | 7 |
| 10 | 0 | 2 | 4 | 6 |
| 11 | 1 | 3 | 5 | 7 |

주파수 인자 = 2인 경우



[도 37a]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2 | 3  |
|----|---|---|---|----|
| 0  | 0 | 3 | 6 | 9  |
| 1  | 1 | 4 | 7 | 10 |
| 2  | 2 | 5 | 8 | 11 |
| 3  | 0 | 3 | 6 | 9  |
| 4  | 1 | 4 | 7 | 10 |
| 5  | 2 | 5 | 8 | 11 |
| 6  | 0 | 3 | 6 | 9  |
| 7  | 1 | 4 | 7 | 10 |
| 8  | 2 | 5 | 8 | 11 |
| 9  | 0 | 3 | 6 | 9  |
| 10 | 1 | 4 | 7 | 10 |
| 11 | 2 | 5 | 8 | 11 |

주파수 인자 = 3인 경우

[도 37b]

직교 코드 인덱스

부반송파 인덱스

RS 다중화에 따른  
제한으로 인해 사용되지  
않을 수 있다

|    | 0 | 1 | 2 | 3  |
|----|---|---|---|----|
| 0  | 0 | 3 | 6 | 9  |
| 1  | 1 | 4 | 7 | 10 |
| 2  | 2 | 5 | 8 | 11 |
| 3  | 0 | 3 | 6 | 9  |
| 4  | 1 | 4 | 7 | 10 |
| 5  | 2 | 5 | 8 | 11 |
| 6  | 0 | 3 | 6 | 9  |
| 7  | 1 | 4 | 7 | 10 |
| 8  | 2 | 5 | 8 | 11 |
| 9  | 0 | 3 | 6 | 9  |
| 10 | 1 | 4 | 7 | 10 |
| 11 | 2 | 5 | 8 | 11 |

주파수 인자 = 3인 경우

[도 38a]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2  | 3  |
|----|---|---|----|----|
| 0  | 0 | 4 | 8  | 12 |
| 1  | 1 | 5 | 9  | 13 |
| 2  | 2 | 6 | 10 | 14 |
| 3  | 3 | 7 | 11 | 15 |
| 4  | 0 | 4 | 8  | 12 |
| 5  | 1 | 5 | 9  | 13 |
| 6  | 2 | 6 | 10 | 14 |
| 7  | 3 | 7 | 11 | 15 |
| 8  | 0 | 4 | 8  | 12 |
| 9  | 1 | 5 | 9  | 13 |
| 10 | 2 | 6 | 10 | 14 |
| 11 | 3 | 7 | 11 | 15 |

주파수 인자 = 4인 경우

[도 38b]

직교 코드 인덱스

부반송파 인덱스

RS 다중화에 따른  
제한으로 인해 사용되지  
않을 수 있다

|    | 0 | 1 | 2  | 3  |
|----|---|---|----|----|
| 0  | 0 | 4 | 8  | 12 |
| 1  | 1 | 5 | 9  | 13 |
| 2  | 2 | 6 | 10 | 14 |
| 3  | 3 | 7 | 11 | 15 |
| 4  | 0 | 4 | 8  | 12 |
| 5  | 1 | 5 | 9  | 13 |
| 6  | 2 | 6 | 10 | 14 |
| 7  | 3 | 7 | 11 | 15 |
| 8  | 0 | 4 | 8  | 12 |
| 9  | 1 | 5 | 9  | 13 |
| 10 | 2 | 6 | 10 | 14 |
| 11 | 3 | 7 | 11 | 15 |

주파수 인자 = 4인 경우

[도 39a]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1  | 2  | 3  |
|----|---|----|----|----|
| 0  | 0 | 6  | 12 | 18 |
| 1  | 1 | 7  | 13 | 19 |
| 2  | 2 | 8  | 14 | 20 |
| 3  | 3 | 9  | 15 | 21 |
| 4  | 4 | 10 | 16 | 22 |
| 5  | 5 | 11 | 17 | 23 |
| 6  | 0 | 6  | 12 | 18 |
| 7  | 1 | 7  | 13 | 19 |
| 8  | 2 | 8  | 14 | 20 |
| 9  | 3 | 9  | 15 | 21 |
| 10 | 4 | 10 | 16 | 22 |
| 11 | 5 | 11 | 17 | 23 |

주파수 인자 = 6인 경우

[도 39b]

RS 다중화에 따른  
제한으로 인해 사용되지  
않을 수 있다

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1  | 2  | 3  |
|----|---|----|----|----|
| 0  | 0 | 6  | 12 | 18 |
| 1  | 1 | 7  | 13 | 19 |
| 2  | 2 | 8  | 14 | 20 |
| 3  | 3 | 9  | 15 | 21 |
| 4  | 4 | 10 | 16 | 22 |
| 5  | 5 | 11 | 17 | 23 |
| 6  | 0 | 6  | 12 | 18 |
| 7  | 1 | 7  | 13 | 19 |
| 8  | 2 | 8  | 14 | 20 |
| 9  | 3 | 9  | 15 | 21 |
| 10 | 4 | 10 | 16 | 22 |
| 11 | 5 | 11 | 17 | 23 |

주파수 인자 = 6인 경우

[도 40a]

직교 코드 인덱스

부반송파 인덱스

|    | 0  | 1  | 2  | 3  |
|----|----|----|----|----|
| 0  | 0  | 12 | 24 | 36 |
| 1  | 1  | 13 | 25 | 37 |
| 2  | 2  | 14 | 26 | 38 |
| 3  | 3  | 15 | 27 | 39 |
| 4  | 4  | 16 | 28 | 40 |
| 5  | 5  | 17 | 29 | 41 |
| 6  | 6  | 18 | 30 | 42 |
| 7  | 7  | 19 | 31 | 43 |
| 8  | 8  | 20 | 32 | 44 |
| 9  | 9  | 21 | 33 | 45 |
| 10 | 10 | 22 | 34 | 46 |
| 11 | 11 | 23 | 35 | 47 |

주파수 인자 = 12인 경우

[도 40b]

직교 코드 인덱스

부반송파 인덱스

RS 다중화에 따른  
제한으로 인해 사용되지  
않을 수 있다

|    | 0  | 1  | 2  | 3  |
|----|----|----|----|----|
| 0  | 0  | 12 | 24 | 36 |
| 1  | 1  | 13 | 25 | 37 |
| 2  | 2  | 14 | 26 | 38 |
| 3  | 3  | 15 | 27 | 39 |
| 4  | 4  | 16 | 28 | 40 |
| 5  | 5  | 17 | 29 | 41 |
| 6  | 6  | 18 | 30 | 42 |
| 7  | 7  | 19 | 31 | 43 |
| 8  | 8  | 20 | 32 | 44 |
| 9  | 9  | 21 | 33 | 45 |
| 10 | 10 | 22 | 34 | 46 |
| 11 | 11 | 23 | 35 | 47 |

주파수 인자 = 12인 경우

## [도 41]

직교 코드 인덱스

부분순환 인덱스

|    | 0 | 1 | 2 | 3  |
|----|---|---|---|----|
| 0  | 0 | 5 | 7 | 9  |
| 1  | 1 | 3 | 8 | 10 |
| 2  | 2 | 4 | 6 | 11 |
| 3  | 0 | 5 | 7 | 9  |
| 4  | 1 | 3 | 8 | 10 |
| 5  | 2 | 4 | 6 | 11 |
| 6  | 0 | 5 | 7 | 9  |
| 7  | 1 | 3 | 8 | 10 |
| 8  | 2 | 4 | 6 | 11 |
| 9  | 0 | 5 | 7 | 9  |
| 10 | 1 | 3 | 8 | 10 |
| 11 | 2 | 4 | 6 | 11 |

주파수 인자 = 3인 경우

[도 42a]

직교 코드 인덱스

부반송파 인덱스

|    | 0  | 1  | 2  |
|----|----|----|----|
| 0  | 0  | 12 | 24 |
| 1  | 1  | 13 | 25 |
| 2  | 2  | 14 | 26 |
| 3  | 3  | 15 | 27 |
| 4  | 4  | 16 | 28 |
| 5  | 5  | 17 | 29 |
| 6  | 6  | 18 | 30 |
| 7  | 7  | 19 | 31 |
| 8  | 8  | 20 | 32 |
| 9  | 9  | 21 | 33 |
| 10 | 10 | 22 | 34 |
| 11 | 11 | 23 | 35 |

 $\Delta_{\text{shift}}^{\text{PUCCH}} = 1$ 인 경우

[도 42b]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1  | 2  |
|----|---|----|----|
| 0  | 0 |    | 12 |
| 1  |   | 6  |    |
| 2  | 1 |    | 13 |
| 3  |   | 7  |    |
| 4  | 2 |    | 14 |
| 5  |   | 8  |    |
| 6  | 3 |    | 15 |
| 7  |   | 9  |    |
| 8  | 4 |    | 16 |
| 9  |   | 10 |    |
| 10 | 5 |    | 17 |
| 11 |   | 11 |    |

 $\Delta_{\text{shift}}^{\text{PUCCH}} = 2$ 인 경우

[도 42c]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2  |
|----|---|---|----|
| 0  | 0 |   |    |
| 1  |   | 4 |    |
| 2  |   |   | 8  |
| 3  | 1 |   |    |
| 4  |   | 5 |    |
| 5  |   |   | 9  |
| 6  | 2 |   |    |
| 7  |   | 6 |    |
| 8  |   |   | 10 |
| 9  | 3 |   |    |
| 10 |   | 7 |    |
| 11 |   |   | 11 |

 $\Delta_{\text{shift}}^{\text{PUCCH}} = 3$ 인 경우

[도 42d]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2 |
|----|---|---|---|
| 0  | 0 |   |   |
| 1  |   | 3 |   |
| 2  |   |   | 6 |
| 3  |   |   |   |
| 4  | 1 |   |   |
| 5  |   | 4 |   |
| 6  |   |   | 7 |
| 7  |   |   |   |
| 8  | 2 |   |   |
| 9  |   | 5 |   |
| 10 |   |   | 8 |
| 11 |   |   |   |

 $\Delta_{\text{shift}}^{\text{PUCCH}} = 4$ 인 경우

## [도 42e]

직교 코드 인덱스

부반송파 인덱스

|    | 0 | 1 | 2 |
|----|---|---|---|
| 0  | 0 |   |   |
| 1  |   | 2 |   |
| 2  |   |   | 4 |
| 3  |   |   |   |
| 4  |   |   |   |
| 5  |   |   |   |
| 6  | 1 |   |   |
| 7  |   | 3 |   |
| 8  |   |   | 5 |
| 9  |   |   |   |
| 10 |   |   |   |
| 11 |   |   |   |

 $\Delta_{\text{shift}}^{\text{PUCCH}} = 6 \text{인 경우}$ 

## [도 42f]

직교 코드 인덱스

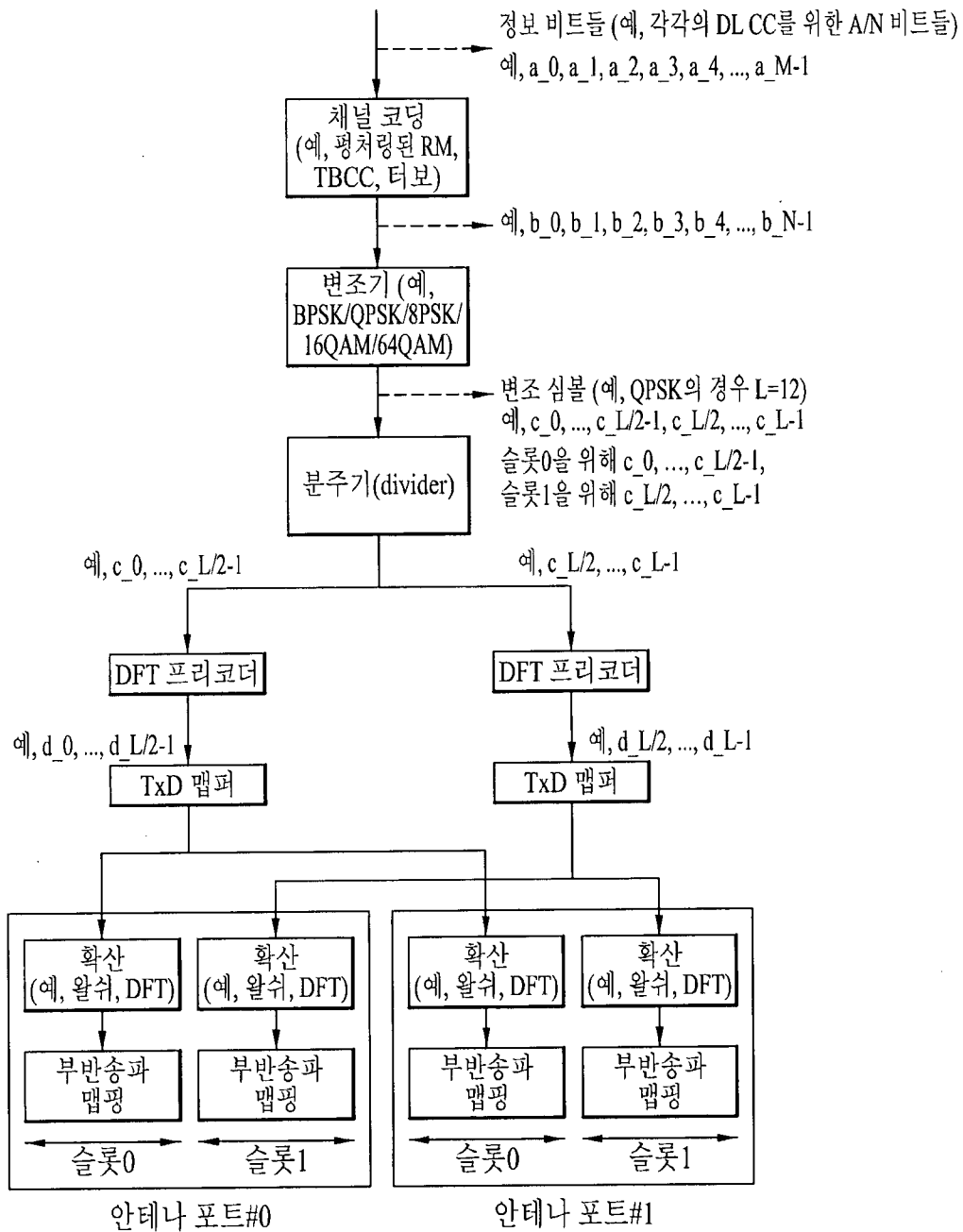
부반송파 인덱스

|    | 0 | 1 | 2 |
|----|---|---|---|
| 0  | 0 |   |   |
| 1  |   | 1 |   |
| 2  |   |   | 2 |
| 3  |   |   |   |
| 4  |   |   |   |
| 5  |   |   |   |
| 6  |   |   |   |
| 7  |   |   |   |
| 8  |   |   |   |
| 9  |   |   |   |
| 10 |   |   |   |
| 11 |   |   |   |

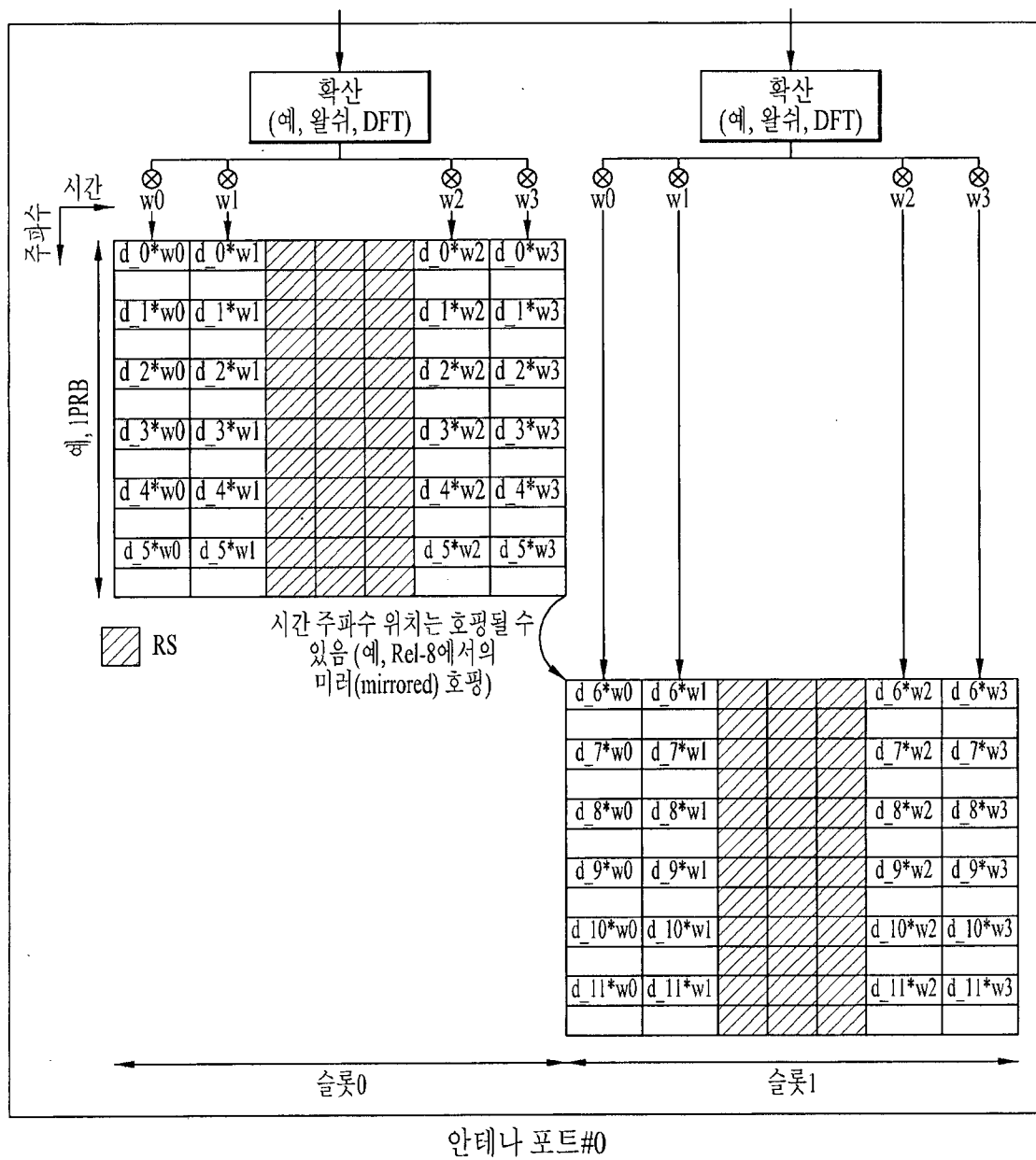
 $\Delta_{\text{shift}}^{\text{PUCCH}} = 12 \text{인 경우}$



[도 43a]

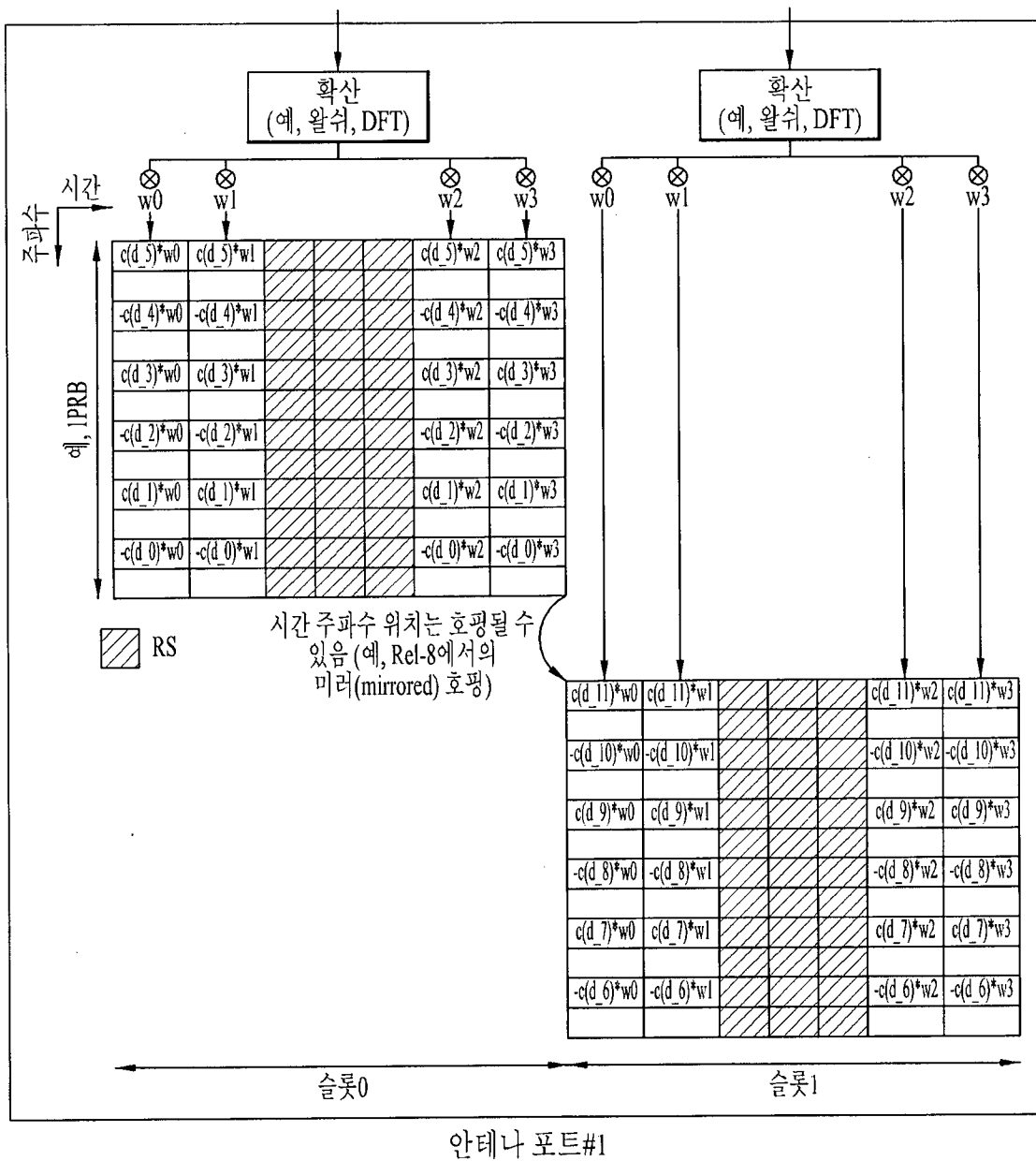


[도 43b]

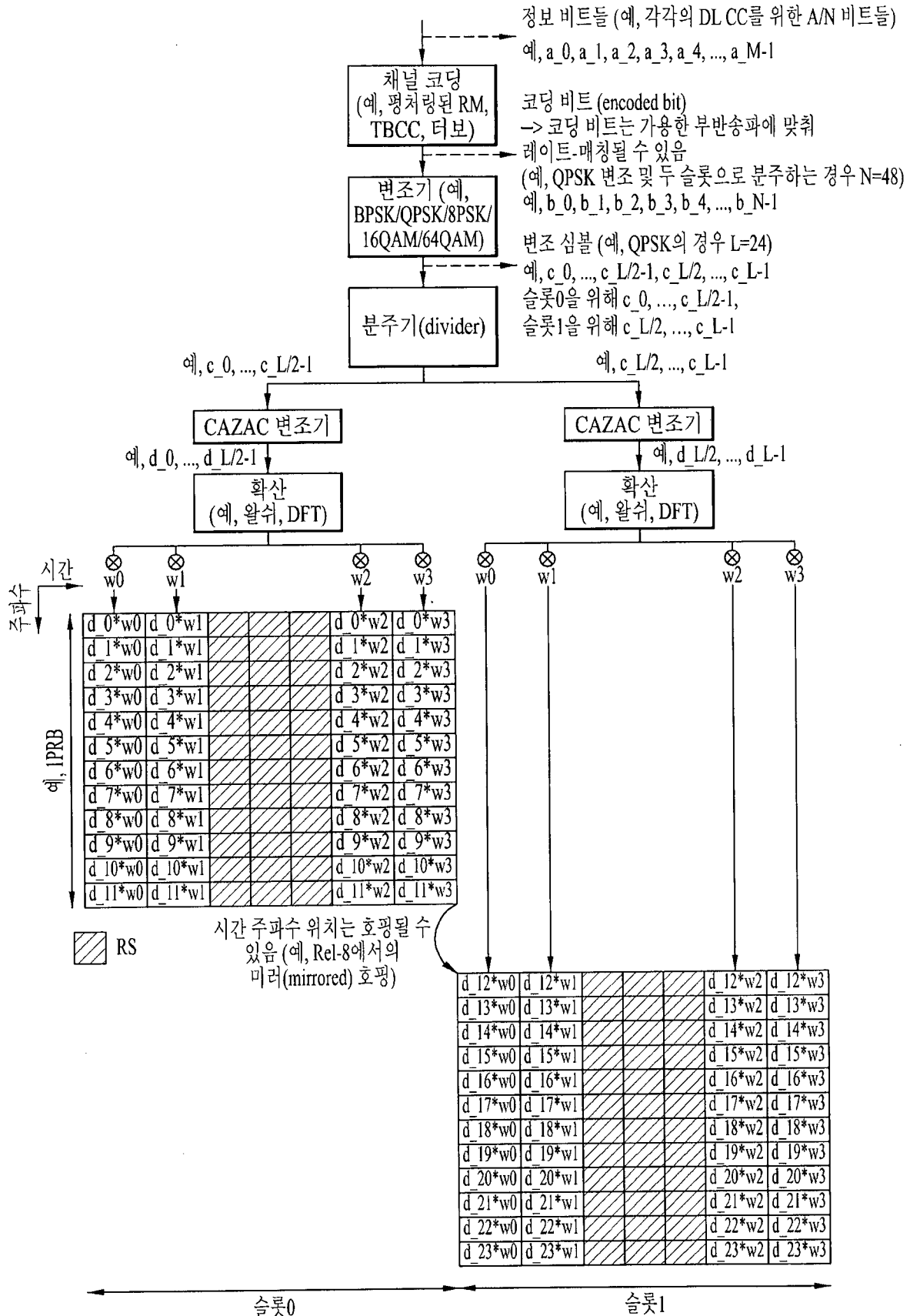


[도 43c]

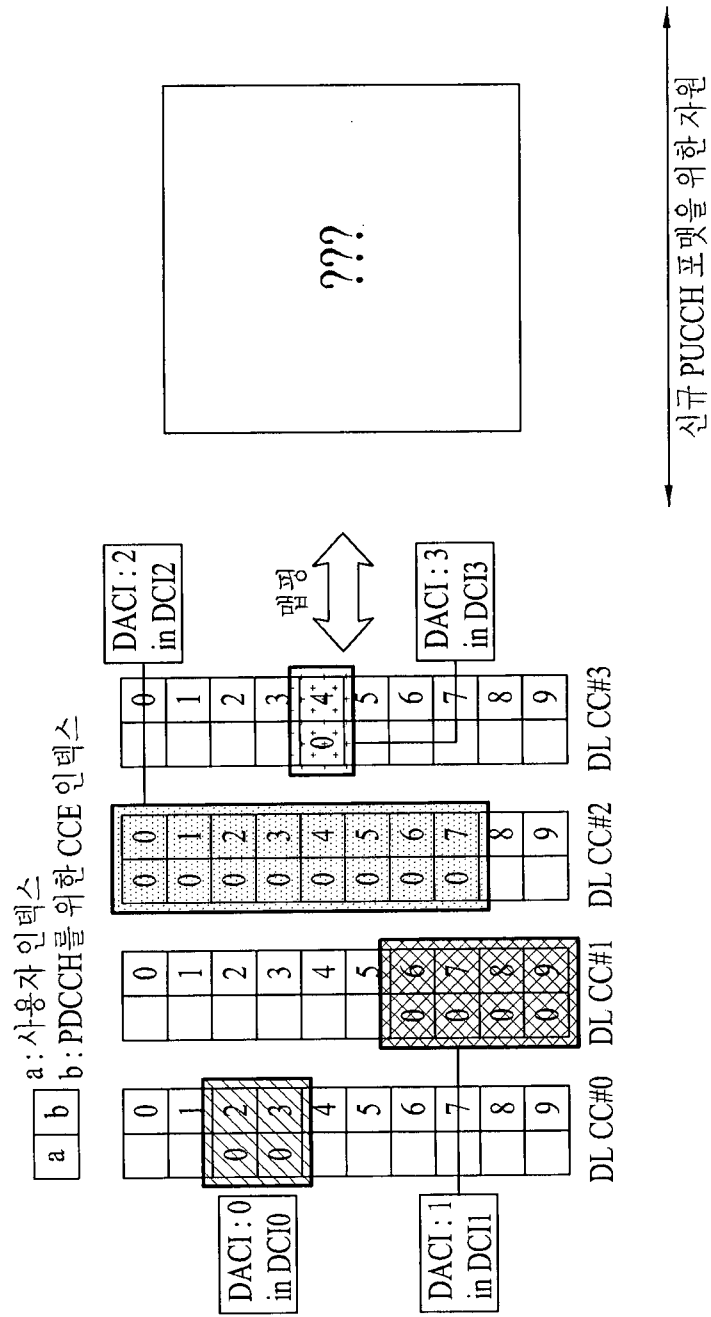
$C(\cdot):(\cdot)$ 의 복소 공액



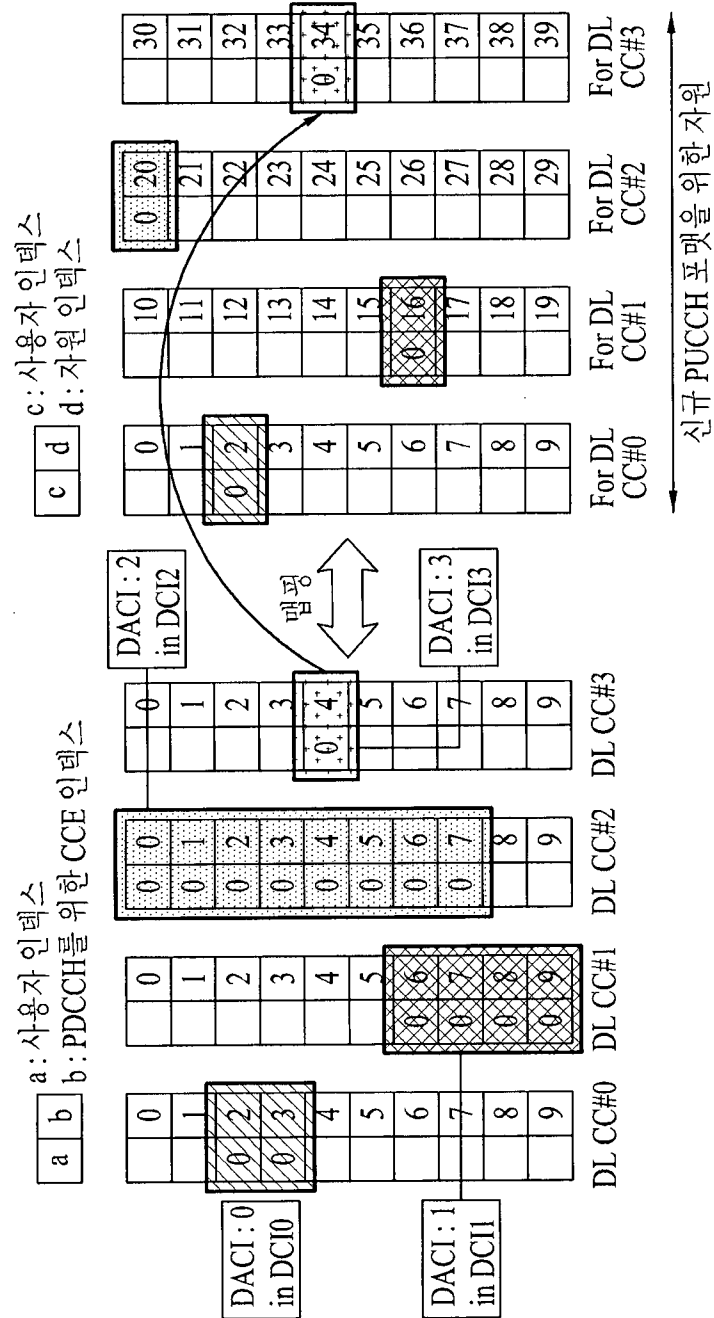
[도 44]



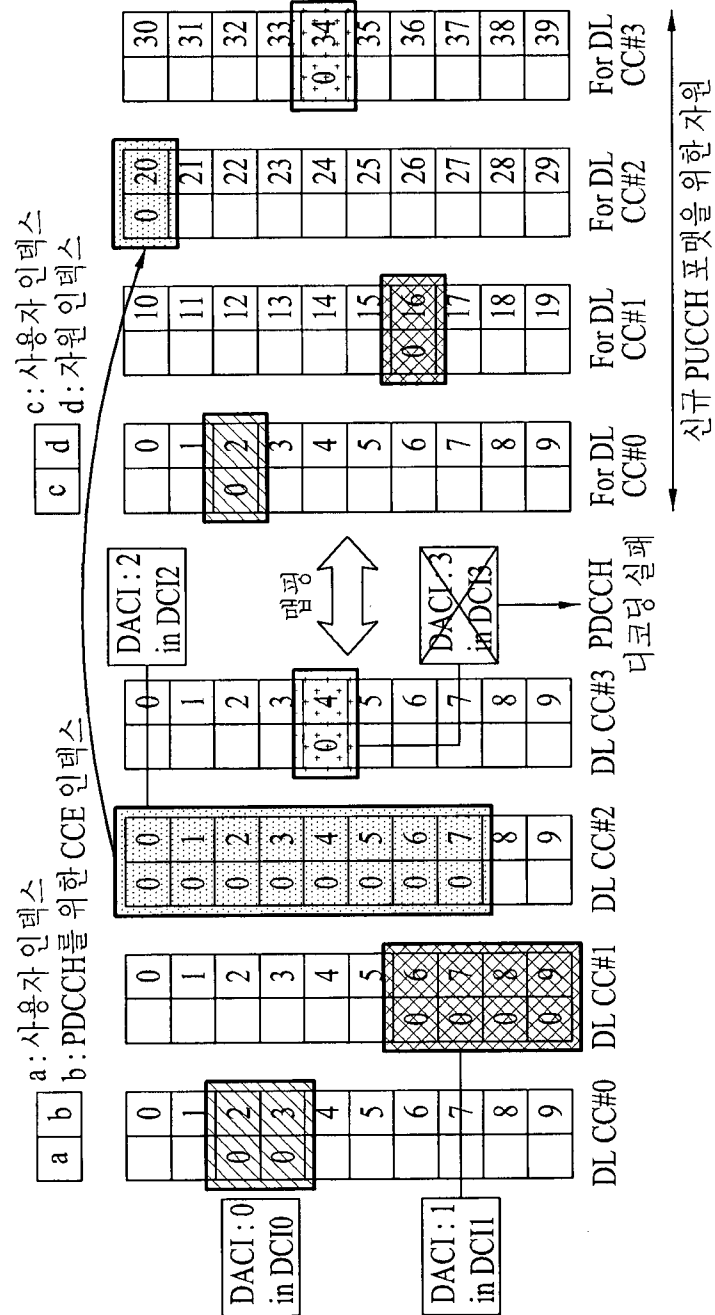
[도 45]



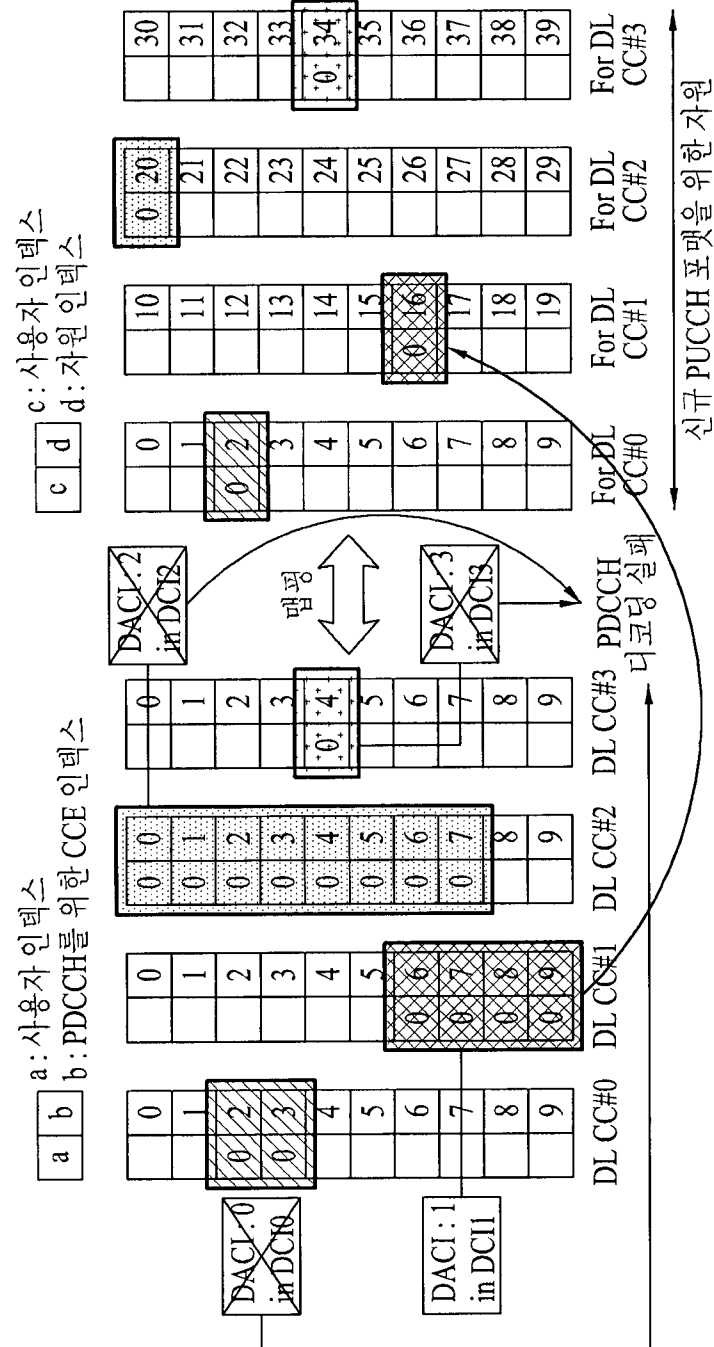
[도 46]



[도 47]

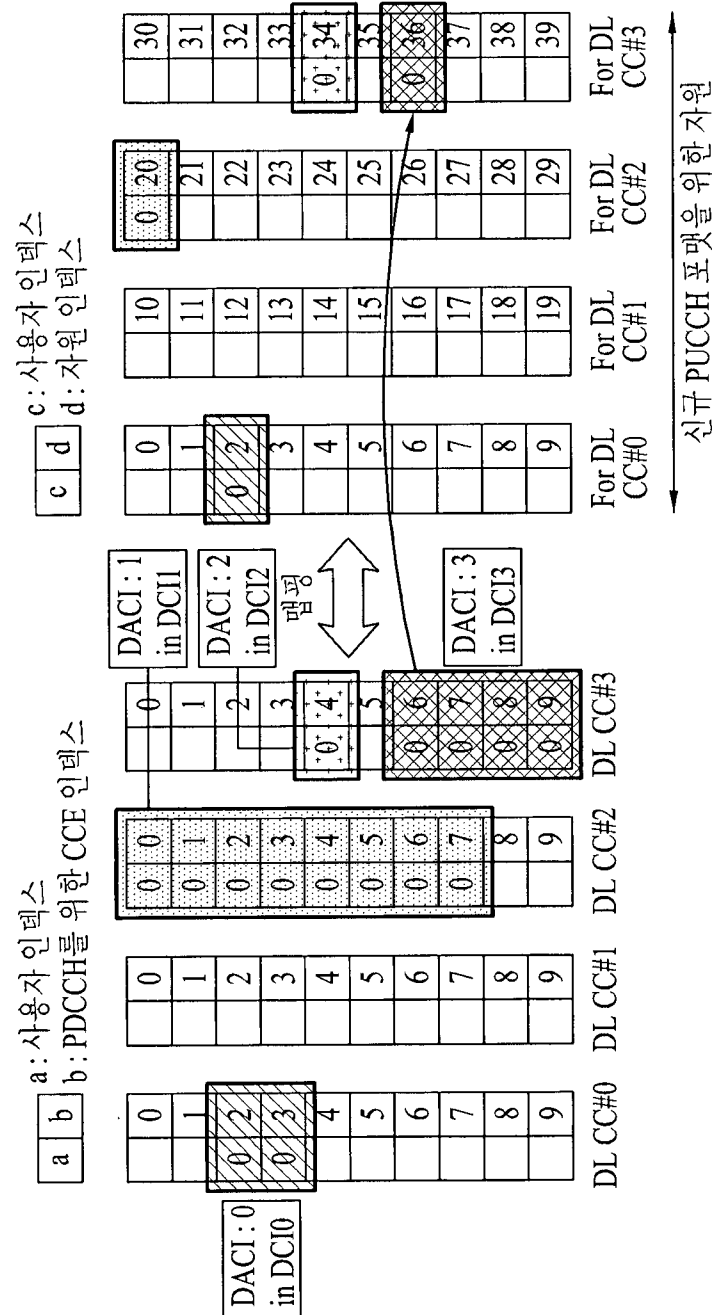


[도 48]

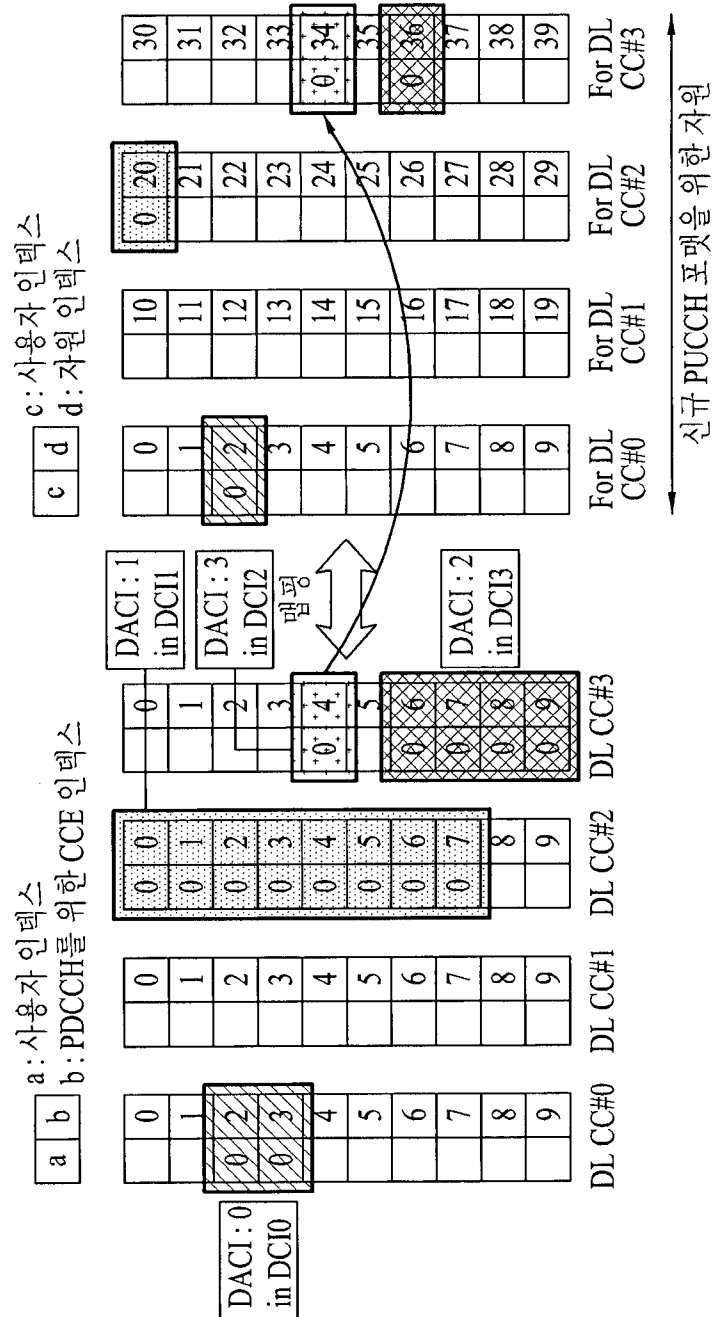




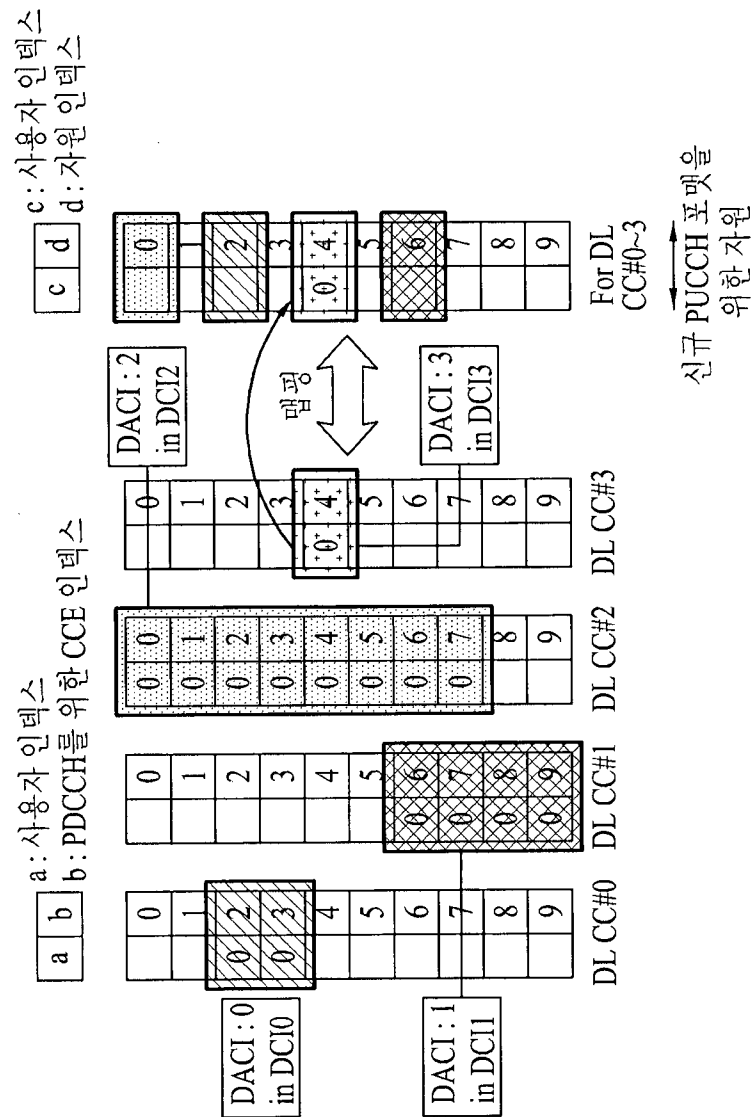
[ 49 ]



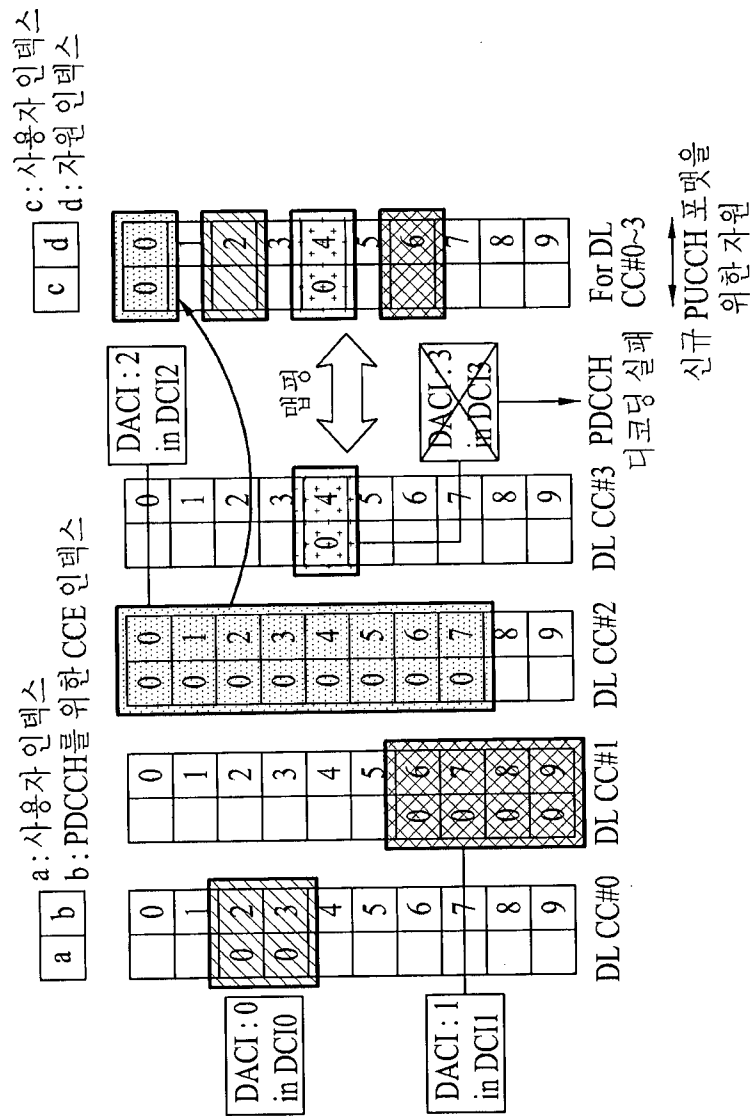
[도 50]



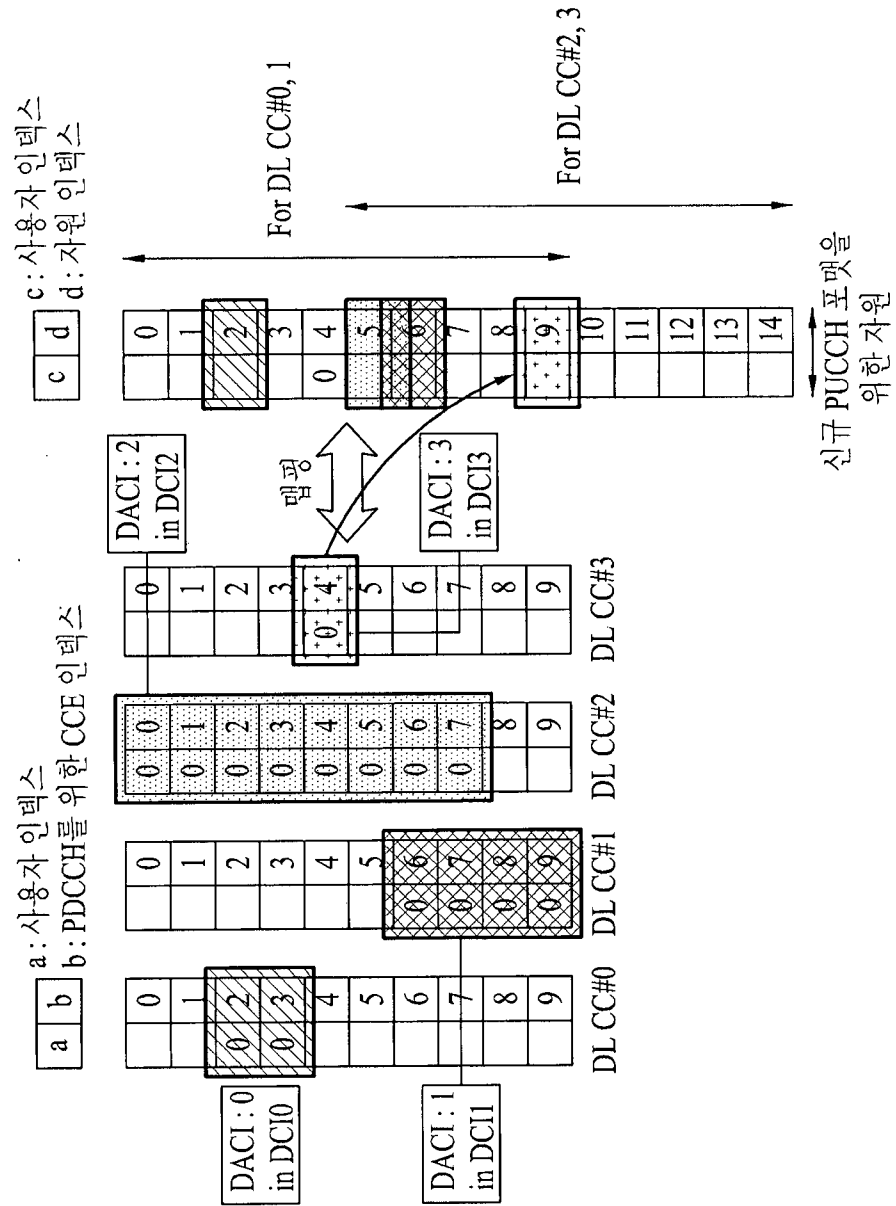
[51]



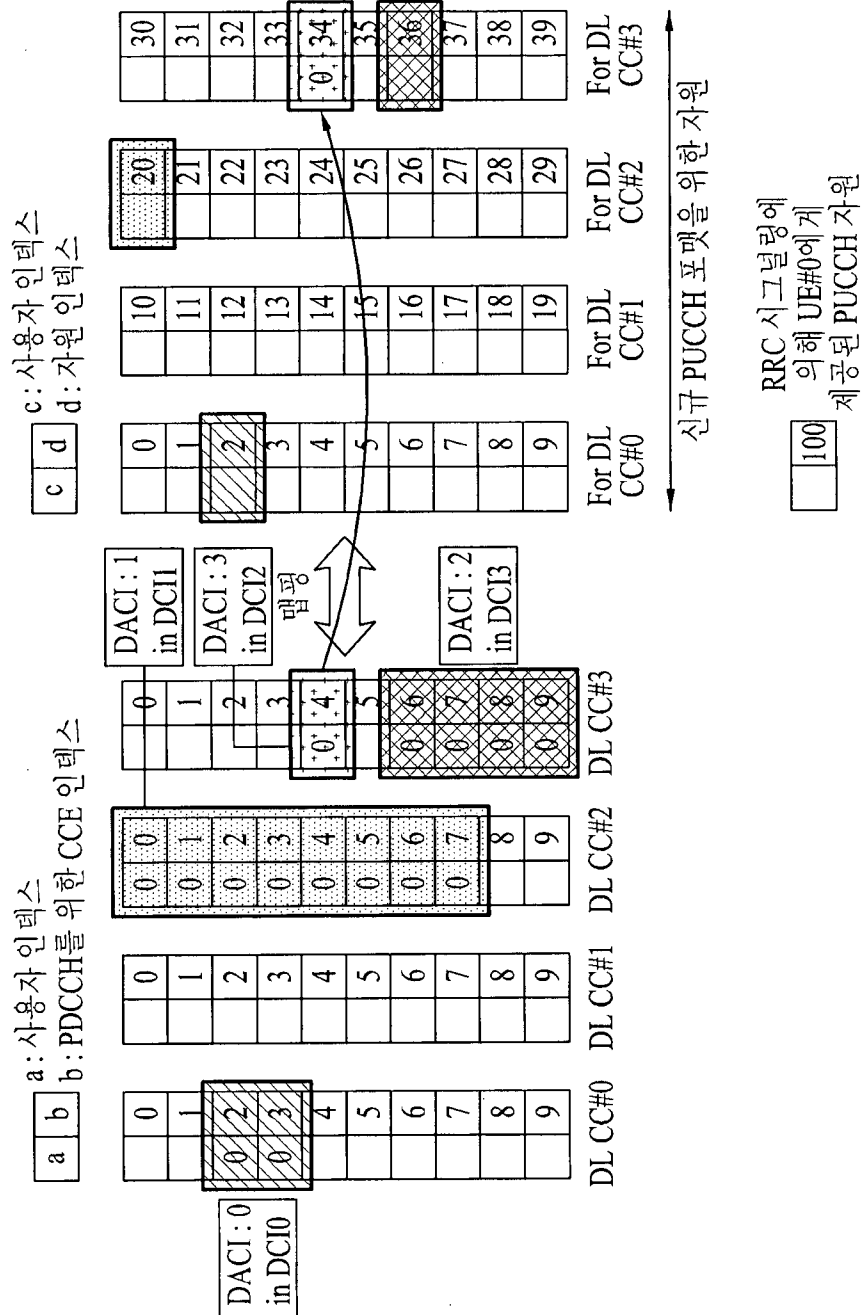
[도 52]



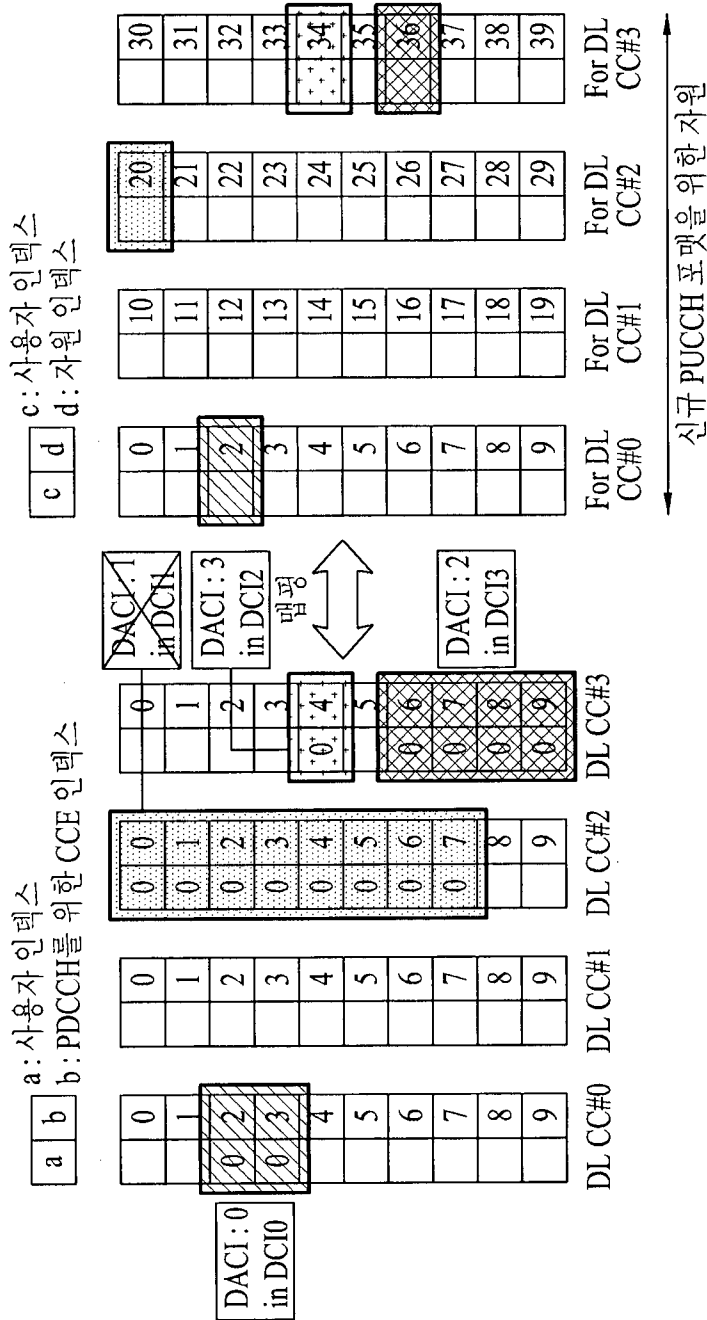
[도 53]



[도 54]



[도 55]



RRC 시그널링에 의해 UE#0에게 제공된 PUCCH 자원

- I. DCI1에서 PDCCH 디코딩 실패 (DTX)
- II. 결합된 A/N이 RRC 시그널링된 PUCCH 자원 100상에서 전송된다.





[도 57]

