

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁴
H04B 1/06

(11) 공개번호 특1987-0010703
(43) 공개일자 1987년11월30일

(21) 출원번호	특1987-0003486
(22) 출원일자	1987년04월11일
(30) 우선권주장	83238 1986년04월12일 일본(JP)
(71) 출원인	닛본덴기 가부시기가이샤 세끼모토 타다히로
(72) 발명자	일본국 도오쿄오도 미나도국 시바 5쵸오메 33반 1고오 모리 도시히로
	일본국 도오쿄오도 미나도구 시바 5쵸오메 33반 1고오 닛본덴기 가부시기 가이샤내
	오야기 다까시
	일본국 도오쿄오도 미나도구 시바 5쵸오메 33반 1고오 닛본덴기 가부시기 가이샤내
(74) 대리인	장수길, 이주기

심사청구 : 있음

(54) 메시지 데이터를 수신할 수 있는 페이징 수신기

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

메시지 데이터를 수신할 수 있는 페이징 수신기.

[도면의 간단한 설명]

제1도는 본 발명을 실시하는 페이징 수신기를 도시한 계통도.

제2도는 제1도의 수신기 내에 포함되는 데이터 셋트 및 보유 회로의 상세한 구조를 도시한 도면.

제3A도 내지 제3D도는 본 발명의 페이징 수신기에 적용할 수 있는 신호들의 포맷을 도시한 도면.

본 건은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

수신기에 지정되는 제 1 호출번호 및 다수의 비지정 페이징 수신기에 데이터 서비스를 하기에 적합한 제 2 호출 번호 수신시에 메시지 데이터를 수신할 수 있는 페이징 시스템에 있어서, 제 1 호출번호에 추가 되는 메시지 데이터 내에 포함되는 선정된 패턴을 검출하기 위한 검출 장치, 및 최소한 제 2 호출번호에 대응하는 데이터 서비스를 제어하기 위해 검출 장치로부터의 제어 신호에 응답하고 최소한 수신기의 주 전원과 상이한 제 1 전원 및 제어 신호에 응답하여 보유회로의 출력 논리를 반전 및 보유하기 위한 보유 회로를 포함하는 제어장치로 구성되는 것을 특징으로 하는 페이징 수신기.

청구항 2

제 1 항에 있어서, 제어신호가 펄스열로 구성되는 것을 특징으로 하는 페이징 수신기.

청구항 3

제 2 항에 있어서, 보유 회로이 펄스열을 디코드하기 위한 디코더를 포함하는 것을 특징으로 하는 페이

징 수신기.

청구항 4

제 1 항에 있어서, 제어 장치가 최소한 제어 신호로서 제 1 전원의 존재/부재를 나타내는 신호를 사용하는 것을 특징으로 하는페이징 수신기.

청구항 5

제 1 항에 있어서, 선정된 패턴이 최소한 제 2 호출신호에 응답하는 데이터 서비스를 종료하기 위한 제 1 패턴 및 서비스에서 제외된 페이징 수신기에 대한 데이터 서비스를 복원시키기 위한 제 2 패턴을 포함하는 것을 특징으로 하는 페이징 수신기.

청구항 6

제 5 항에 있어서, 검출 장치가 제 1 패턴을 수신기에 제어신호를 전달하고, 제어 장치가 제어 신호에 응답하여 제 2 호출신호에 대응하는 데이터 서비스를 종료시키기 위한 장치를 포함하는 것을 특징으로 하는 페이징 수신기.

청구항 7

수신기에 지정되는 제 1 식별 번호 및 이 수신기를 포함하는 다수의 페이징 수신기에 지정되는 제 2 식별 번호를 뒤따르는 메시지를 수신하기 위한 장치, 제어신호를 발생시키도록 제 1 식별 번호를 뒤따르는 메시지 내에 포함되는 선정된 패턴을 검출하기 위한 장치, 및 제 2 식별 번호를 뒤따르는 메시지의 수신을 제어하기 위해 제어신호에 응답하고 수신기의 주 전원과 별도인 제 1 전원에 의해 활성화되는 제어 장치로 구성되는 것을 특징으로 하는 페이징 수신기.

청구항 8

제 7 항에 있어서, 제어 신호가 펄스열로 구성되는 것을 특징으로 하는 페이징 수신기.

청구항 9

제 8 항에 있어서, 제어 장치가 제어 신호를 발생시키도록 펄스열을 디코드하기 위한 디코더 및 디코더로부터의 제어 신호를 보유하기 위한 보유 회로로 구성되는 것을 특징으로 하는 페이징 수신기.

청구항 10

제 7 항에 있어서, 제어 장치가 제 2 식별 번호를 뒤따르는 메시지의 수신을 금지하기 위해 제 1 전원의 제거에 응답하는 장치를 포함하는 것을 특징으로 하는 페이징 수신기.

청구항 11

제 7 항에 있어서, 선정된 패턴이 제 1 및 제 2 패턴을 포함하고, 검출 장치가 제 1 및 제 2 제어 신호를 발생시키도록 제 1 및 제 2 패턴을 검출하고 제 1 및 제 2 제어 신호를 제어 신호로서 제어 장치에 공급하기 위한 장치를 포함하며, 제어 장치가 제 1 제어 신호에 응답하여 제 2 식별 번호를 뒤따르는 메시지의 수신을 금지하고 제 2 제어 신호에 응답하여 메시지의 수신 금지를 해제하는 것을 특징으로 하는 페이징 수신기.

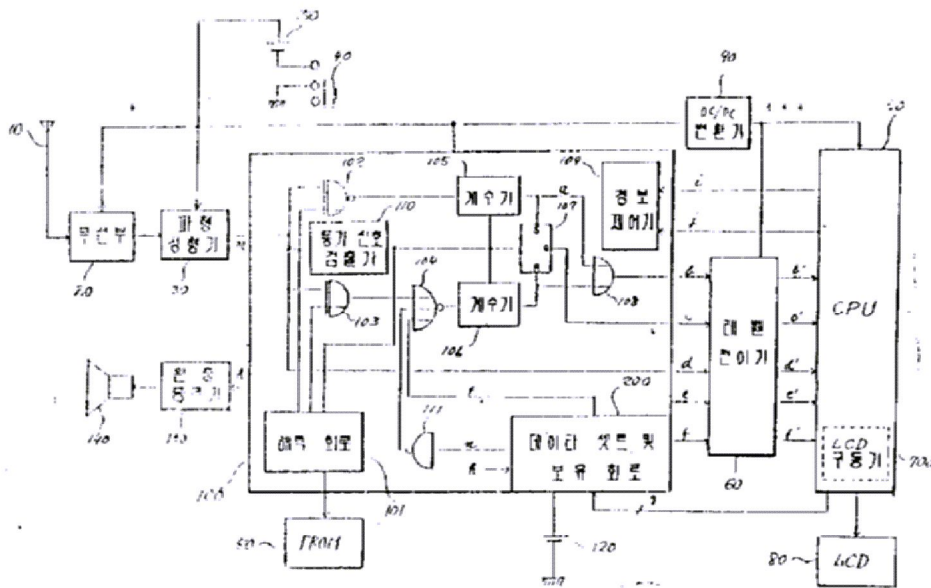
청구항 12

소정의 페이징 수신기를 포함하는 다수의 페이징 수신기들에 지정되는 공통 호출 번호를 뒤따르는 메시지의 수신을 제어하는 방법에 있어서, 공통 호출 번호 및 소정의 페이징 수신기에 지정되는 각각의 호출번호를 뒤따르는 메시지를 수신하는 수단, 제어 신호를 발생시키도록 각각의 호출 번호를 뒤따르는 메시지 내에 포함되는 선정된 패턴을 검출하는 수단, 소정의 페이징 수신기의 주 전원에 제거에 관계없이 제어 신호를 보유하는 수단, 및 보유된 제어신호에 응답하여 공통 호출 번호를 뒤따르는 메시지의 수신을 제어하는 수단을 포함하는 것을 특징으로 하는 방법.

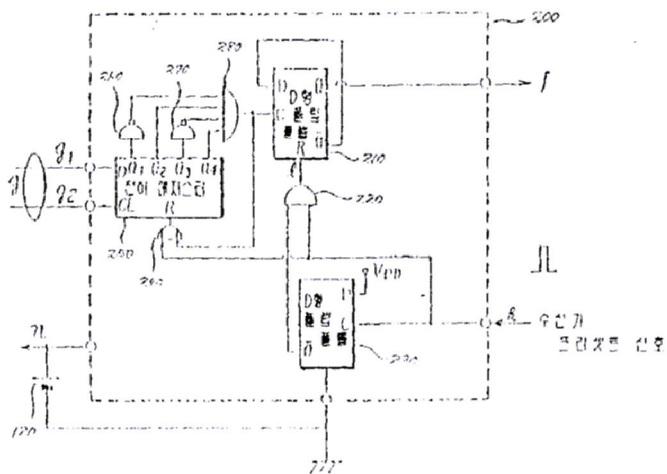
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2



도면3

