

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第1部門第2区分

【発行日】令和5年4月4日(2023.4.4)

【公開番号】特開2022-74984(P2022-74984A)

【公開日】令和4年5月18日(2022.5.18)

【年通号数】公開公報(特許)2022-087

【出願番号】特願2020-185477(P2020-185477)

【国際特許分類】

A 63 F 5/04 (2006.01)

10

【F I】

A 63 F 5/04 611 B

【手続補正書】

【提出日】令和5年3月27日(2023.3.27)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

20

【特許請求の範囲】

【請求項1】

所定のカウンタと、

所定のレジスタと、を備え、

電源がオンとなった場合、所定のカウンタに特定値を記憶した後に所定のカウンタの値を更新可能に構成され、

所定のカウンタの値を更新しタイムアウトすると、所定のレジスタに割込み要求があつたことを示す情報を記憶可能に構成され、

所定のレジスタに割込み要求があつたことを示す情報を記憶している状況が割込み許可状態である場合は、タイマ割込み処理を実行可能に構成され、

所定のレジスタに割込み要求があつたことを示す情報を記憶している状況が割込み禁止状態である場合は、所定のレジスタに記憶されている割込み要求があつたことを示す情報をクリアせず、割込み許可状態となつた後にタイマ割込み処理を実行可能に構成され、

割込み禁止状態である場合でも所定のカウンタの値を更新可能に構成され、

割込み禁止状態でタイムアウトをN回(Nは、2以上の数値)した場合であつても、割込み許可状態となつた後に割込み禁止状態でタイムアウトをN回したことに基づいてタイマ割込み処理がN回連続して実行されないように構成され、

タイマ割込み処理を実行する際に、所定のレジスタに記憶されている割込み要求があつたことを示す情報をクリア可能に構成され、

タイマ割込み処理の開始からタイマ割込み処理の終了までの設計上の処理時間をS、所定のカウンタの値がタイムアウトする周期の時間をTとしたとき、T ÷ 2 > Sとなるように構成される

ことを特徴とする遊技機。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0005

【補正方法】変更

【補正の内容】

【0005】

40

所定のカウンタと、

50

所定のレジスタと、を備え、

電源がオンとなった場合、所定のカウンタに特定値を記憶した後に所定のカウンタの値を更新可能に構成され、

所定のカウンタの値を更新しタイムアウトすると、所定のレジスタに割込み要求があつたことを示す情報を記憶可能に構成され、

所定のレジスタに割込み要求があつたことを示す情報を記憶している状況が割込み許可状態である場合は、タイマ割込み処理を実行可能に構成され、

所定のレジスタに割込み要求があつたことを示す情報を記憶している状況が割込み禁止状態である場合は、所定のレジスタに記憶されている割込み要求があつたことを示す情報をクリアせず、割込み許可状態となつた後にタイマ割込み処理を実行可能に構成され、

割込み禁止状態である場合でも所定のカウンタの値を更新可能に構成され、

割込み禁止状態でタイムアウトを N 回 (N は、2 以上の数値) した場合であつても、割込み許可状態となつた後に割込み禁止状態でタイムアウトを N 回したことに基づいてタイマ割込み処理が N 回連續して実行されないように構成され、

タイマ割込み処理を実行する際に、所定のレジスタに記憶されている割込み要求があつたことを示す情報をクリア可能に構成され、

タイマ割込み処理の開始からタイマ割込み処理の終了までの設計上の処理時間を S 、所定のカウンタの値がタイムアウトする周期の時間を T としたとき、 $T \div 2 > S$ となるように構成される

ことを特徴とする遊技機。

10

20

30

40

50