

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2010-516205
(P2010-516205A)

(43) 公表日 平成22年5月13日(2010.5.13)

(51) Int.Cl.	F 1	テーマコード (参考)
HO4B 1/707 (2006.01)	HO4J 13/00	D 5KO22
HO4W 28/18 (2009.01)	HO4Q 7/00	281 5KO67
HO4J 99/00 (2009.01)	HO4J 15/00	
HO4W 16/28 (2009.01)	HO4Q 7/00	234

審査請求 有 予備審査請求 未請求 (全 34 頁)

(21) 出願番号	特願2009-545688 (P2009-545688)	(71) 出願人	595020643 クアアルコム・インコーポレイテッド QUALCOMM INCORPORATED
(86) (22) 出願日	平成20年1月10日 (2008.1.10)	(74) 代理人	100058479 弁理士 鈴江 武彦
(85) 翻訳文提出日	平成21年8月21日 (2009.8.21)	(74) 代理人	100108855 弁理士 蔵田 昌俊
(86) 國際出願番号	PCT/US2008/050793	(74) 代理人	100091351 弁理士 河野 哲
(87) 國際公開番号	W02008/089045	(74) 代理人	100088683 弁理士 中村 誠
(87) 國際公開日	平成20年7月24日 (2008.7.24)		
(31) 優先権主張番号	60/884,820		
(32) 優先日	平成19年1月12日 (2007.1.12)		
(33) 優先権主張国	米国(US)		
(31) 優先権主張番号	11/971,084		
(32) 優先日	平成20年1月8日 (2008.1.8)		
(33) 優先権主張国	米国(US)		

最終頁に続く

(54) 【発明の名称】無線通信システムにおけるMIMO伝送のためのパワー情報のシグナリング

(57) 【要約】

チャネル品質インジケータ(CQI)を伝えることを容易にするためのパワー情報のシグナリングのための技術が記述される。ノードBは、チャネライゼーションコード毎のパワー、 P_{OVSF} を決定するためにUEによって使用され得るパワー情報を送信できる。一つの設計では、パワー情報は、データチャネルのパワー、 $P_{HSPDSCH}$ とパイルオフチャネルのパワーとの間のパワーオフセットを含む。ノードBは、データチャネルに利用可能なパワー、利用可能なチャネライゼーションコードの数、及び指定された数のチャネライゼーションコードに基づいて、 $P_{HSPDSCH}$ を決定できる。UEは、ノードBからのパワー情報及び指定された数のチャネライゼーションコードに基づいて P_{OVSF} を決定できる。UEは、 P_{OVSF} に基づいて少なくとも一つの伝送ブロックの少なくとも一つのSINRを推定し、SINRに基づいて伝送ブロックのためのCQI情報を決定し、ノードBにCQI情報を送信できる。

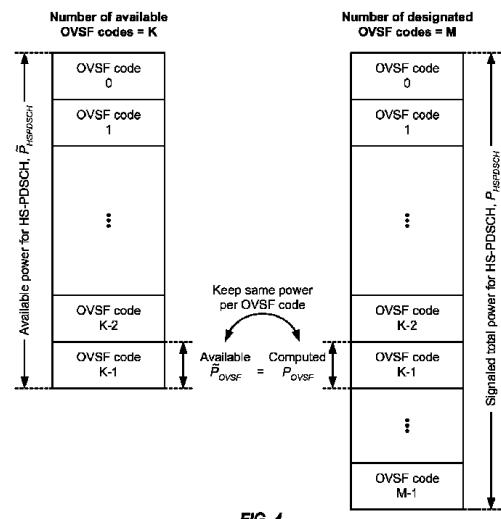


FIG. 4

【特許請求の範囲】**【請求項 1】**

チャネライゼーションコード毎に等しいパワーを備える、指定された数のチャネライゼーションコードのパワーの合計を示すパワー情報を決定し、ユーザ機器（UE）へ前記パワー情報を送信するように構成される少なくとも一つのプロセッサと、

前記少なくとも一つのプロセッサに接続されたメモリとを具備する無線通信のための装置。

【請求項 2】

前記パワー情報は、データチャネルのための前記指定された数のチャネライゼーションコードのパワーの合計と、パイロットチャネルのパワーとの間のパワーオフセットを含む請求項 1 記載の装置。 10

【請求項 3】

前記指定された数のチャネライゼーションコードは、利用可能なチャネライゼーションコードの数より多く、前記指定された数のチャネライゼーションコードのパワーの合計は、データチャネルのための利用可能なパワーより大きい請求項 1 記載の装置。

【請求項 4】

前記少なくとも一つのプロセッサは、データチャネルに利用可能なパワーを決定し、前記データチャネルに利用可能なチャネライゼーションコードの数を決定し、前記利用可能なパワー、前記利用可能なチャネライゼーションコードの数、及び前記指定された数のチャネライゼーションコードに基づいて、前記パワー情報を決定するように構成される請求項 1 記載の装置。 20

【請求項 5】

前記少なくとも一つのプロセッサは、前記利用可能なパワーと前記利用可能なチャネライゼーションコードの数に基づいて、前記チャネライゼーションコード毎のパワーを決定し、前記指定された数のチャネライゼーションコード、前記利用可能なチャネライゼーションコードの数、及び前記チャネライゼーションコード毎のパワーに基づいて、前記指定された数のチャネライゼーションコードのパワーの合計を算出し、前記指定された数のチャネライゼーションコードのパワーの合計に基づいて前記パワー情報を決定するように構成される請求項 4 記載の装置。

【請求項 6】

前記少なくとも一つのプロセッサは、前記指定された数のチャネライゼーションコードのパワーの合計とパイロットチャネルのパワーに基づいて、パワーオフセットを決定するように構成され、前記パワー情報は前記パワーオフセットを含む請求項 5 記載の装置。 30

【請求項 7】

前記少なくとも一つのプロセッサは、前記UEから少なくとも一つの伝送ブロックのための少なくとも一つのチャネル品質インジケータ（CQI）インデックスを受信し、前記少なくとも一つのCQIインデックスは、前記チャネライゼーションコード毎のパワーに基づいて前記UEによって決定され、前記少なくとも一つのCQIインデックスに基づいて、前記UEに前記少なくとも一つの伝送ブロックを送信するように構成される請求項 1 記載の装置。 40

【請求項 8】

前記少なくとも一つのプロセッサは、前記UEに、前記チャネライゼーションコード毎のパワー以上で、前記指定された数のチャネライゼーションコードを備える前記少なくとも一つの伝送ブロックを送信するように構成される請求項 7 記載の装置。

【請求項 9】

前記少なくとも一つのプロセッサは、前記指定された数のチャネライゼーションコード及び利用可能なチャネライゼーションコードの数に基づいて、前記少なくとも一つの伝送ブロックのサイズを調整し、前記UEに、前記チャネライゼーションコード毎のパワー以上で、前記利用可能なチャネライゼーションコードの数を備える前記少なくとも一つの伝送ブロックを送信するように構成される請求項 7 記載の装置。 50

【請求項 1 0】

前記少なくとも一つのプロセッサは、前記指定された数のチャネライゼーションコード及び前記利用可能なチャネライゼーションコードの数に基づいて、前記チャネライゼーションコード毎のパワーを調整し、前記UEに、前記チャネライゼーションコード毎の調整されたパワーで、前記利用可能なチャネライゼーションコードの数を備える前記少なくとも一つの伝送ブロックを送信するように構成される請求項7記載の装置。

【請求項 1 1】

前記少なくとも一つのプロセッサは、チャネライゼーションコードの共通のセットを備える複数の伝送ブロックの各々を送信するように構成される請求項1記載の装置。

【請求項 1 2】

前記少なくとも一つのプロセッサは、チャネライゼーションコードのセットを備える第1の伝送ブロックを送信し、前記第1の伝送ブロックに用いられる前記チャネライゼーションコードのセットのサブセットを備える第2の伝送ブロックを送信するように構成される請求項1記載の装置。

【請求項 1 3】

前記指定された数のチャネライゼーションコードは、データ伝送に利用可能なチャネライゼーションコードの最大数である請求項1の装置。

【請求項 1 4】

前記指定された数のチャネライゼーションコードは、データ伝送に利用可能な、前記UEによって演繹的にわかる、定数のチャネライゼーションコードである請求項1記載の装置。

【請求項 1 5】

前記少なくとも一つのプロセッサは、前記UEに、無線リソース制御(RRC)メッセージ中の情報エレメント中の前記パワー情報を送信するように構成される請求項1記載の装置。

【請求項 1 6】

チャネライゼーションコード毎に等しいパワーで、指定された数のチャネライゼーションコードのパワーの合計を示すパワー情報決定することと、

ユーザ機器(UE)に前記パワー情報を送ることとを具備する無線通信のための方法。

【請求項 1 7】

前記パワー情報を決定することは、データチャネルのための前記指定された数のチャネライゼーションコードのパワーの合計に基づいて、パワーオフセットを決定することを具備し、前記パワー情報は前記パワーオフセットを含む請求項16記載の方法。

【請求項 1 8】

前記パワー情報を決定することは、データチャネルに利用可能なパワー、データチャネルに利用可能なチャネライゼーションコードの数、指定された数のチャネライゼーションコード、及びパイルオフチャネルのパワーに基づいて、パワーオフセットを決定することを具備し、前記パワー情報は前記パワーオフセットを含む請求項16記載の方法。

【請求項 1 9】

前記チャネライゼーションコード毎のパワーに基づいて、前記UEによって決定される少なくとも一つのチャネル品質インジケータ(CQI)インデックスであって、前記UEから少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを受け取ることと、

前記少なくとも一つのCQIインデックスに基づいて前記少なくとも一つの伝送ブロックを処理することと、

前記UEに、前記チャネライゼーションコード毎のパワー以上で、前記指定された数のチャネライゼーションコードを備える前記少なくとも一つの伝送ブロックを送信することとをさらに具備する請求項16記載の方法。

【請求項 2 0】

前記チャネライゼーションコード毎のパワーに基づいて、前記UEによって決定される

10

20

30

40

50

少なくとも一つのチャネル品質インジケータ（CQI）インデックスであって、前記UEから少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを受け取ることと、

前記指定された数のチャネライゼーションコード及び利用可能なチャネライゼーションコードの数に基づいて、前記少なくとも一つの伝送ブロックのサイズを調整することと、

前記少なくとも一つのCQIインデックスに基づいて前記少なくとも一つの伝送ブロックを処理することと、

前記UEに、前記チャネライゼーションコード毎のパワー以上で、前記利用可能なチャネライゼーションコードの数を備える前記少なくとも一つの伝送ブロックを送信することとをさらに具備する請求項16記載の方法。

10

【請求項21】

チャネライゼーションコード毎に等しいパワーの、指定された数のチャネライゼーションコードのパワーの合計を示すパワー情報を決定するための手段と、

ユーザ機器（UE）に前記パワー情報を送信するための手段とを具備する無線通信のための装置。

【請求項22】

前記パワー情報を決定するための手段は、

データチャネルのための前記指定された数のチャネライゼーションコードのパワーの合計とパイルオフチャネルのパワーとにに基づいて、パワーオフセットを決定するための手段を具備し、前記パワー情報は前記パワーオフセットを含む請求項21記載の装置。

20

【請求項23】

前記パワー情報を決定するための手段は、

データチャネルに利用可能なパワー、前記データチャネルに利用可能なチャネライゼーションコードの数、前記指定された数のチャネライゼーションコード、及びパイルオフチャネルのパワーに基づいてパワーオフセットを決定するための手段を具備し、前記パワー情報は前記パワーオフセットを含む請求項21記載の装置。

【請求項24】

前記チャネライゼーションコード毎のパワーに基づいて、前記UEによって決定される少なくとも一つのチャネル品質インジケータ（CQI）インデックスであって、前記UEから少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを受け取るための手段と、

前記少なくとも一つのCQIインデックスに基づいて前記少なくとも一つの伝送ブロックを処理するための手段と、

前記UEに、前記チャネライゼーションコード毎のパワー以上で、前記指定された数のチャネライゼーションコードを備える前記少なくとも一つの伝送ブロックを送信するための手段とをさらに具備する請求項21記載の装置。

30

【請求項25】

前記チャネライゼーションコード毎のパワーに基づいて、前記UEによって決定される少なくとも一つのチャネル品質インジケータ（CQI）インデックスであって、前記UEから少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを受け取るための手段と、

前記指定された数のチャネライゼーションコード及び利用可能なチャネライゼーションコードの数に基づいて、前記少なくとも一つの伝送ブロックのサイズを調整するための手段と、

前記少なくとも一つのCQIインデックスに基づいて、前記少なくとも一つの伝送ブロックを処理するための手段と、

前記UEに、前記チャネライゼーションコード毎のパワー以上で、前記利用可能なチャネライゼーションコードの数を備える前記少なくとも一つの伝送ブロックを送信するための手段をさらに具備する請求項21記載の装置。

40

【請求項26】

50

少なくとも一つのコンピュータに、チャネライゼーションコード毎に等しいパワーの、指定された数のチャネライゼーションコードのパワーの合計を示すパワー情報を決定させるためのコードと、

前記少なくとも一つのコンピュータに、ユーザ機器(UE)に前記パワー情報を送信させるためのコードと、

を具備するコンピュータ可読媒体を具備するコンピュータプログラム製品。

【請求項 27】

直交可変拡散率(OVSF)符号毎に等しいパワーで、利用可能なOVSF符号の数に関わらず、15個のOVSF符号のセットに対するパワーの合計を示すパワーオフセットを決定し、ユーザ機器(UE)に、無線リソース制御(RRC)メッセージ中の前記パワーオフセットを送信するように構成される少なくとも一つのプロセッサと、

前記少なくとも一つのプロセッサに接続されたメモリとを具備する無線通信のための装置。

【請求項 28】

前記少なくとも一つのプロセッサは、前記OVSF符号毎のパワーに基づいて、前記UEによって決定される少なくとも一つのチャネル品質インジケータ(CQI)インデックスであって、前記UEから少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを受信し、前記少なくとも一つのCQIインデックスに基づいて、前記少なくとも一つの伝送ブロックを処理し、前記UEに前記OVSF符号毎のパワー以上で、15個のOVSF符号を備える前記少なくとも一つの伝送ブロックを送信するように構成される請求項27記載の装置。

【請求項 29】

前記少なくとも一つのプロセッサは、前記OVSF符号毎のパワーに基づいて前記UEによって決定される、少なくとも一つのチャネル品質インジケータ(CQI)インデックスであって、前記UEから少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを受信し、前記OVSF符号毎のパワーを示す前記15個のOVSF符号と利用可能なOVSF符号の数に基づいて、前記少なくとも一つの伝送ブロックのサイズを調整し、前記少なくとも一つのCQIインデックスに基づいて、前記少なくとも一つの伝送ブロックを処理し、前記UEに前記OVSF符号毎のパワー以上で、前記利用可能なOVSF符号の数を備える前記少なくとも一つの伝送ブロックを送信するように構成される請求項27記載の装置。

【請求項 30】

リソースエレメント毎に等しいパワーで、指定された数のリソースエレメントのパワーの合計を示すパワー情報を決定し、ユーザ機器(UE)に前記パワー情報を送信するように構成される少なくとも一つのプロセッサと、

前記少なくとも一つのプロセッサに接続されたメモリとを具備する無線通信のための装置。

【請求項 31】

前記指定された数のリソースエレメントは、指定された数の副搬送波、指定された数のチャネライゼーションコード、指定された数のタイムスロット、指定された数のデータストリーム、指定された数の伝送ブロック、指定された数のチャネル、又は指定された数のアンテナを含む請求項30記載の装置。

【請求項 32】

前記少なくとも一つのプロセッサは、前記UEに前記リソースエレメント毎のパワー以上で、一つ以上のリソースエレメントを備えるデータを送信するように構成される請求項30記載の装置。

【請求項 33】

ノードBからパワー情報を受信し、前記パワー情報に基づいて、指定された数のチャネライゼーションコードのチャネライゼーションコード毎のパワーを決定し、前記チャネライゼーションコード毎のパワーに基づいて、少なくとも一つの伝送ブロックのための少な

10

20

30

40

50

くとも一つのチャネル品質インジケータ（CQI）インデックスを決定し、ノードBに前記少なくとも一つのCQIインデックスを送信するように構成される少なくとも一つのプロセッサと、

前記少なくとも一つのプロセッサに接続されたメモリを具備する無線通信のための装置。

【請求項34】

前記少なくとも一つのプロセッサは、前記パワー情報からパワーオフセットを取得し、前記パワーオフセットに基づいてデータチャネルの受信パワーとパイロットチャネルの受信パワーとを決定し、前記データチャネルの受信パワーと前記指定された数のチャネライゼーションコードとに基づいて、前記チャネライゼーションコード毎のパワーを決定するように構成される請求項33記載の装置。

10

【請求項35】

前記少なくとも一つのプロセッサは、前記チャネライゼーションコード毎のパワーに基づいて、前記少なくとも一つの伝送ブロックの少なくとも一つの信号対干渉及び雑音比（SINR）を推定し、前記少なくとも一つのSINRに基づいて、前記少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを決定するように構成される請求項33記載の装置。

20

【請求項36】

前記少なくとも一つのプロセッサは、前記チャネライゼーションコード毎のパワー以上で、ノードBによって送信される前記少なくとも一つの伝送ブロックを受信するように構成される請求項33記載の装置。

【請求項37】

前記少なくとも一つのプロセッサは、前記指定された数のチャネライゼーションコードと利用可能なチャネライゼーションコードの数とに基づいて調整されたサイズを有する前記少なくとも一つの伝送ブロックであって、前記ノードBから前記利用可能なチャネライゼーションコードの数を介して前記少なくとも一つの伝送ブロックを受信するように構成される請求項33記載の装置。

【請求項38】

ノードBからパワー情報を受信することと、

前記パワー情報に基づいて指定された数のチャネライゼーションコードのチャネライゼーションコード毎のパワーを決定することと、

チャネライゼーションコード毎のパワーに基づいて、少なくとも一つの伝送ブロックのための少なくとも一つのチャネル品質インジケータ（CQI）インデックスを決定することと、

ノードBに少なくとも一つのCQIインデックスを送信することとを具備する無線通信のための方法。

【請求項39】

前記チャネライゼーションコード毎のパワーを決定することは、前記パワー情報からパワーオフセットを取得すること、前記パワーオフセットとパイロットチャネルの受信パワーに基づいてデータチャネルの受信パワーを決定すること、及び前記データチャネルの受信パワーと前記指定された数のチャネライゼーションコードに基づいて、前記チャネライゼーションコード毎のパワーを決定することを具備する請求項38記載の方法。

30

【請求項40】

前記少なくとも一つのCQIインデックスを決定することは、前記チャネライゼーションコード毎のパワーに基づいて、前記少なくとも一つの伝送ブロックの少なくとも一つの信号対干渉及び雑音比（SINR）を推定すること、及び前記少なくとも一つのSINRに基づいて前記少なくとも一つの伝送ブロックのための前記少なくとも一つのCQIインデックスを決定することを具備する請求項38記載の方法。

40

【請求項41】

前記ノードBによって、前記チャネライゼーションコード毎のパワーで送信された前記

50

少なくとも一つの伝送ブロックを受信することをさらに具備する請求項 3 8 記載の方法。

【請求項 4 2】

ノード B からパワー情報を受信するための手段と、

前記パワー情報に基づいて指定された数のチャネライゼーションコードのためのチャネライゼーションコード毎のパワーを決定するための手段と、

前記チャネライゼーションコード毎のパワーに基づいて、少なくとも一つの伝送ブロックのための少なくとも一つのチャネル品質インジケータ (C Q I) インデックスを決定するための手段と、

前記ノード B に前記少なくとも一つの C Q I インデックスを送信するための手段とを具備する無線通信のための装置。

10

【請求項 4 3】

前記チャネライゼーションコード毎のパワーを決定するための手段は、前記パワー情報からパワーオフセットを取得するための手段、前記パワーオフセット及びバイロットチャネルの受信パワーに基づいて、データチャネルの受信パワーを決定するための手段、並びに前記データチャネルの受信パワー及び前記指定された数のチャネライゼーションコードに基づいて、前記チャネライゼーションコード毎のパワーを決定するための手段を具備する請求項 4 2 記載の装置。

【請求項 4 4】

前記複数の C Q I インデックス決定するための手段は、前記チャネライゼーションコード毎のパワーに基づいて、前記少なくとも一つの伝送ブロックの少なくとも一つの信号対干渉及び雑音比 (S I N R) を推定するための手段と、前記少なくとも一つの S I N R に基づいて、前記少なくとも一つの伝送ブロックのための前記少なくとも一つの C Q I インデックスを決定するための手段を具備する請求項 4 2 記載の装置。

20

【請求項 4 5】

前記ノード B によって、前記チャネライゼーションコード毎のパワー以上で送信された前記少なくとも一つの伝送ブロックを受信するための手段をさらに具備する請求項 4 2 記載の装置。

【発明の詳細な説明】

【優先権の主張】

【0 0 0 1】

30

(3 5 U.S.C. 1 1 9 条の下での優先権主張)

本願発明は、参照することによりここに明示的に組み込まれ、本願の譲受人に譲渡され、2007年1月12日に出願され、「MIMOにおける仮想パワーオフセットのシグナリング」と題された米国仮出願第60/884,820の優先権を主張する。

【技術分野】

【0 0 0 2】

本開示は、一般に通信に、より具体的には無線通信システムにおけるパワー情報のシグナリングのための技術に関する。

【背景技術】

【0 0 0 3】

無線通信システムでは、ノード B は、マルチプル (R) 受信アンテナを備えるユーザ機器 (user equipment) (U E) へのデータ伝送のためのマルチプル (T) 送信アンテナを利用できる。マルチプル送信及び受信アンテナは、スループットを増加及び/又は信頼性を改善するために使用し得るマルチプル・インプット・マルチプル・アウトプット (M I M O) チャネルを形成する。例えば、ノード B は、スループットを改善するために、T 個の送信アンテナから最大 T 個のデータストリームを同時に送信することができる。あるいは、ノード B は、U E によって受信品質を改善するために、T 個の送信アンテナすべてから単一のデータストリームを送信することができる。各データストリームは、与えられた送信時間間隔 (transmission time interval) (T T I) 内に、データの一つの伝送ブロックを運ぶことができる。従って、「データストリーム」、「伝送ブロック」という用語

40

50

は、置き換え可能に使用され得る。

【0004】

優れたパフォーマンス（例えば高いスループット）は、UEが確実に伝送ブロックを解読することが依然として可能である、できるだけ高いレートで各伝送ブロックを送ることにより達成され得る。UEは、送信され得る伝送ブロックの各々可能なプリコーディング（precoding）の組み合わせの信号対干渉及び雑音比（SINR）を推定でき、それから、伝送ブロックの最良のプリコーディングの組み合わせの推定されたSINRに基づいて、チャネル品質インジケータ（CQI）情報を決定できる。CQI情報は、各伝送ブロックの1セットの処理パラメータを搬送（convey）できる。UEはノードBにCQI情報を送信できる。ノードBは、CQI情報に従って一つ以上の伝送ブロックを処理し、伝送ブロックをUEに送信できる。10

【0005】

データ伝送パフォーマンスは、UEによるCQI情報の正確な決定及び報告に依存し得る。したがって、CQI情報の正確な決定及び報告を容易にするための技術に関して、当技術分野における必要性がある。

【発明の概要】

【0006】

MIMO伝送のためのCQI情報の正確な決定及び報告を容易にするパワー情報のシグナリングのための技術は、ここに記述される。符号分割多重を用いて送信されるMIMO伝送のために、伝送ブロックのSINRは、チャネライゼーションコード毎のパワー、 P_{ovs_f} に依存し得るが、 P_{ovs_f} の線形関数ではないことがある。20

【0007】

ある側面（aspect）では、ノードBは、その後、SINR推定に使用され得る P_{ovs_f} を決定するためにUEによって使用され得るパワー情報を送信できる。一つの設計（design）では、パワー情報は、データチャネルのパワー、 $P_{HSPDSCH}$ とパイルオフチャネルのパワー、 P_{CPICH} との間のパワーオフセットを含む。一般に、データチャネルは、任意の数のチャネライゼーションコードを含み得る。 $P_{HSPDSCH}$ は、既知の値であり得る、又はシグナリングを介して与えられ得る、チャネライゼーションコードの指定された数Mのために与えられ得る。ノードBは、データチャネルに利用可能なパワー

30

【数1】

$$\tilde{P}_{HSPDSCH}$$

【0008】

、データチャネルに利用可能なチャネライゼーションコードの数K、及び指定された数Mのチャネライゼーションコードに基づいて、 $P_{HSPDSCH}$ を決定できる。利用可能なチャネライゼーションコードの数よりも、指定された数のチャネライゼーションコードが大きい場合、 $P_{HSPDSCH}$ は、40

【数2】

$$\tilde{P}_{HSPDSCH}$$

【0009】

よりも大きくなり得る。50

【0010】

UEは、ノードBからパワー情報を受信でき、パワー情報及び指定された数のチャネライゼーションコードに基づいて P_{ovs_f} を決定できる。一つの設計では、UEはパワー情報からパワーオフセットを取得でき、パワーオフセット及び既知の $P_{cpi_{ch}}$ に基づいて $P_{hspds_{ch}}$ を算出できる。そしてUEは、 P_{ovs_f} を取得するために少なくとも一つの伝送ブロックを越えて(across)、さらに指定された数のチャネライゼーションコードを越えて(across) $P_{hspds_{ch}}$ を分配(distribute)できる。UEは、 P_{ovs_f} に基づいて各伝送ブロックのSINRを推定(estimate)でき、次に、各伝送ブロックのSINRに基づいて、少なくとも一つの伝送ブロックのためのCQI情報を決定できる。UEはノードBにCQI情報を送信できる。

10

【0011】

ノードBはUEからCQI情報を受信でき、UEにMIMO伝送での少なくとも一つの伝送ブロックを送信できる。一つの設計では、ノードBは P_{ovs_f} 以上で、指定された数のチャネライゼーションコードを備える伝送ブロックを送信できる。別の設計では、ノードBは、 P_{ovs_f} 以上でK個の利用可能なチャネライゼーションコードを備える伝送ブロックを送信することができ、指定された数のチャネライゼーションコードM、及び利用可能なチャネライゼーションコードの数Kに基づいて、伝送ブロックのサイズを調整する(scale)ことができる。さらに別の設計では、ノードBは、KとMに基づいて P_{ovs_f} を調整(scale)でき、次に、調整された P_{ovs_f} でK個の利用可能なチャネライゼーションコードを備える伝送ブロックを送信することができる。

20

【0012】

開示の様々な態様及び特徴は、以下にさらに詳細に記述される。

【図面の簡単な説明】

【0013】

【図1】図1は、無線通信システムを示す。

【図2】図2は、ノードB及びUEのブロック図を示す。

【図3】図3は、物理チャネルのセットのためのタイミング図を示す。

【図4】図4は、ノードBによるパワーオフセットのスケーリングを示す。

30

【図5】図5は、ノードBによってパワーオフセットを送信するためのメカニズムを示す。

【図6】図6は、UEによってCQI情報を決定するプロセスを示す。

【図7】図7は、ノードBによって実行されるプロセスを示す。

【図8】図8は、UEによって実行されるプロセスを示す。

【発明を実施するための形態】

【0014】

ここに記載された技術は、符号分割多元接続(CDMA)システム、時分割多元接続(TDMA)システム、周波数分割多元接続(FDMA)システム、直交FDMA(OFDM)システム、単一のキャリアのFDMA(SC-FDMA)システムなどの様々な無線通信システムに使用し得る。「システム」、「ネットワーク」という用語は、しばしば置き換え可能に使用し得る。CDMAシステムは、ユニバーサル地上無線アクセス(Universal Terrestrial Radio Access)(UTRA)、cdma2000などの無線技術を実装(implement)できる。UTRAは広帯域の符号分割多元接続(W-CDMA)及び他のCDMAの変形を含む。cdma2000はIS-2000、IS-95及びIS-856標準をカバーする。UTRAはユニバーサルモバイルテレコミュニケーションシステム(UMTS)の一部であり、いずれも「第三世代パートナーシッププロジェクト」(3GPP)と名付けられた組織が提供している文献に記載される。cdma2000は、「第三世代パートナーシッププロジェクト2」(3GPP2)と名付けられた組織が提供している文献に記述される。これらの様々な無線技術及び標準は当技術分野において知られている。明瞭さのため、それら技術はUMTSのために以下に記載され、UMTS用語は以下の記載の多くで使用される。

40

50

【0015】

図1は、複数のノードB110及び複数のUE120を備える無線通信システム100を示す。システム100もUMTSにおけるユニバーサル地上無線アクセスネットワーク(Universal Terrestrial Radio Access Network)(UTRAN)と呼ばれ得る。ノードBは、一般にUEと通信する固定局であり、発展型(evolved)ノードB(enodeB)、基地局、アクセス・ポイントなどとも呼ばれ得る。各ノードB110は特定の地理的エリアに通信有効範囲を提供し、有効範囲エリア内にあるUEのための通信を支援する。システムコントローラ130はノードB110に連結されて、これらノードBに調整と制御を提供する。システムコントローラ130は、単一のネットワークエンティティ又はネットワークエンティティの集まりであり得る。

10

【0016】

UE120はシステムの全体にわたって分散し得、各UEは静止しているかもしれないか、移動可能かもしれない。UEは、移動局、端末、アクセス端末、加入者ユニット、局などとも呼ばれ得る。UEは、携帯電話、携帯情報端末(PDA)、無線装置、ハンドヘルド装置、無線モデム、ラップトップコンピュータなどであり得る。

【0017】

図2は、一つのノードB110及び一つのUE120の設計のロック図を示す。この設計では、ノードB110は複数の(T)アンテナ220aから220tを備え、UE120は複数の(R)アンテナ252aから252rを備える。MIMO伝送は、ノードB110のT送信アンテナからUE120のR受信アンテナへ送信され得る。

20

【0018】

ノードB110において、送信(TX)データ及びシグナリングプロセッサ212は、すべての予定された(scheduled)UEのためにデータ元(図示せず)からデータを受信できる。プロセッサ212は、各UEのためのデータを処理(例えば、フォーマット、符号化、インタリープ、シンボルマップ(map))でき、データの変調シンボルであるデータシンボルを提供し得る。プロセッサ212はさらにシグナリング(例えば、パワー情報)を処理でき、シグナリングの変調シンボルであるシグナリングシンボルを提供できる。空間マッパー(spatial mapper)214は、各UEのためのプリコーディングマトリックス又はベクトルに基づいて、そのUEのデータシンボルをあらかじめ符号化(precode)でき、すべてのUEに出力シンボルを提供できる。CDMA変調器(MOD)216は、出力シンボル及びシグナリングシンボルに対するCDMA処理を行い、T送信器(TMTR)218aから218tにT出力チップストリームを提供してもよい。各送信器218は、その出力チップストリームを処理でき(例えば、アナログに変換する、フィルタにかける、増幅する、周波数をアップコンバートする)、ダウンリンク信号を提供できる。T送信器218aから218tからのTダウンリンク信号は、それぞれTアンテナ220aから220tを介して送信され得る。

30

【0019】

UE120において、Rアンテナ252aから252rは、ノードB110からダウンリンク信号を受信でき、それぞれ、R受信器(RCVR)254aから254rにR受信信号を提供できる。各受信器254はその受信信号を処理でき(例えば、フィルタにかける、増幅する、周波数をダウンコンバートする、デジタル化する)、チャネルプロセッサ268及び等化器/CDMA復調器(DEMOD)260にサンプルを提供できる。プロセッサ268は、フロントエンドフィルタ/等化器のための係数、及び等化器/CDMA復調器260のための一つ以上の結合(combiner)マトリックスのための係数を導出することができる。ユニット260は、フロントエンドフィルタ及びCDMA復調を備えた等化を行うことができ、フィルタにかけられたシンボルを提供できる。MIMO検出器262は空間的次元(spatial dimension)をまたがって(across)フィルタにかけられたシンボルを結合でき、UE120に送信されたデータシンボル及びシグナリングシンボルの推定値(estimate)である、検出されたシンボルを提供することができる。受信(RX)データ及びシグナリングプロセッサ264は、検出されたシンボルを処理(例えば、シ

40

50

ンボルデマップ (demap) 、デインターブ (deinterleave) 、復号) でき、デコードされたデータ及びシグナリングを提供できる。一般に、等化器 / C D M A 復調器 2 6 0 、 M I M O 検出器 2 6 2 、並びに R X データ及びシグナリングプロセッサ 2 6 4 による処理は、ノード B 1 1 0 において、 C D M A 変調器 2 1 6 、空間マッパー 2 1 4 並びに T X データ及びシグナリングプロセッサ 2 1 2 による処理にそれぞれ補完的である。

【 0 0 2 0 】

チャネルプロセッサ 2 6 8 は、ノード B 1 1 0 から U E 1 2 0 への無線チャネルの応答を推定 (estimate) できる。プロセッサ 2 6 8 及び / 又は 2 7 0 は、プリコーディング制御インジケータ (P C I) 情報と C Q I 情報とを含み得るフィードバック情報を取得するために導出された係数及び / 又はチャネル推定値を処理できる。 P C I 情報は、並列に送信するための伝送ブロックの数と、伝送ブロックをあらかじめ符号化するために使用する特定のプリコーディングマトリックス又はベクトルとを搬送できる。伝送ブロックはさらに、パケット、データブロックなどと呼ばれ得る。 C Q I 情報は、各伝送ブロックのための処理パラメータ (例えば、伝送ブロックサイズ及び変調スキーム) を搬送できる。プロセッサ 2 6 8 及び / 又は 2 7 0 は、データ伝送に使用できる、異なる可能なプリコーディングマトリックス又はベクトルを評価でき、最良の性能、例えば最も高い総合的なスループットを提供できるプリコーディングマトリックス又はベクトルを選択できる。プロセッサ 2 6 8 及び / 又は 2 7 0 は、さらに、選択されたプリコーディングマトリックス又はベクトルのための C Q I 情報を決定できる。

10

【 0 0 2 1 】

アップリンク上で送信するためのデータ及びフィードバック情報は、 T X データ及びシグナリングプロセッサ 2 8 0 によって処理され、さらに、 C D M A 変調器 2 8 2 によって処理され、それぞれ、アンテナ 2 5 2 a から 2 5 2 r を介して送信され得る R アップリンク信号を生成するために、送信器 2 5 4 a から 2 5 4 r によって調整され得る。 U E 1 2 0 における送信アンテナの数は、受信アンテナの数と等しくてもよいし、等しくなくてもよい。例えば、 U E 1 2 0 は二つのアンテナを使用してデータを受信し得るが、たった一つのアンテナを使用して、フィードバック情報を送信し得る。ノード B 1 1 0 では、 U E 1 2 0 からのアップリンク信号はアンテナ 2 2 0 a から 2 2 0 t によって受信され、受信器 2 1 8 a から 2 1 8 t によって調整され、等化器 / C D M A 復調器 2 4 0 によって処理され、 M I M O 検出器 2 4 2 によって検出され、 U E 1 2 0 によって送られたデータとフィードバック情報を復元するために R X データ及びシグナリングプロセッサ 2 4 4 によって処理されてもよい。ノード B 1 1 0 における受信アンテナの数は、送信アンテナの数と一致してもよいし、一致しなくてもよい。

20

30

【 0 0 2 2 】

コントローラ / プロセッサ 2 3 0 及び 2 7 0 は、それぞれ、ノード B 1 1 0 及び U E 1 2 0 において動作を指示できる。メモリ 2 3 2 及び 2 7 2 は、それぞれ、ノード B 1 1 0 及び U E 1 2 0 のためのプログラムコード及びデータを格納できる。スケジューラ 2 3 4 は、ダウンリンク及び / 又はアップリンク送信のため、例えば、 U E から受信したフィードバック情報に基づいて、 U E のスケジュールを立てることができる。

40

【 0 0 2 3 】

U M T S では、 U E のためのデータは、より高いレイヤにおける一つ以上のトランスポートチャネルとして処理され得る。トランスポートチャネルは、音声、ビデオ、パケットデータなどの一つ以上のサービスのためのデータを運ぶことができる。トランスポートチャネルは、物理レイヤにおける物理チャネルへ割り当てられ得る (may be mapped) 。物理チャネルは、異なるチャネライゼーションコードでチャネル化され得 (channelized) 、従って、符号領域において互いに直交し得る。 U M T S は、物理チャネルのためのチャネライゼーションコードとして直交可変拡散率 (O V S F) 符号を使用する。

【 0 0 2 4 】

リリース 5 以降の 3 G P P は、ダウンリンク上で高速なパケットデータ伝送を可能にする手順及びチャネルのセットである、高速ダウンリンクパケットアクセス (H S D P A)

50

をサポートする。HSDPAについては、ノードBは、時間と符号の両方においてすべてのUEによって共有されるダウンリンクトランスポートチャネルである、高速ダウンリンク共有チャネル(HS-DSCH)上でデータを送信できる。HS-DSCHは、各TTIにおいて一つ以上のUEのためのデータを運ぶことができる。UMTSについては、10ミリセカンド(ms)の無線フレームは、5つの2msのサブフレームへ分割され、各サブフレームは3つのスロットを含み、各スロットは0.667msの存続時間(duration)を持つ。TTIはHSDPAのための一つのサブフレームと等しく、UEがスケジュールされ、供給され(serve)得る最小の時間単位である。HS-DSCHの共有は、TTIからTTIにダイナミックに変更できる。

【0025】

10

表1は、HSDPAのために使用されたダウンリンク及びアップリンクの物理チャネルを列記し、各物理チャネルの短い説明を提供する。

【表1】

表1

リンク	チャネル	チャネル名	説明
ダウンリンク	HS-PDSCH	高速物理ダウンリンク共有チャネル	異なるUEにHS-DSCH上で送信されるデータを運ぶ
ダウンリンク	HS-SCCH	HS-DSCHのための共有制御チャネル	HS-PDSCHのためのシグナリングを運ぶ
アップリンク	HS-DPCCH	HS-DSCHのための専用物理制御チャネル	HSDPAにおけるダウンリンク伝送のためのフィードバックを運ぶ

20

【0026】

図3は、HSDPAのために使用された物理チャネルのためのタイミング図を示す。HSDPAについては、ノードBは、各TTIにおいて一つ以上のUEに供給できる(may serve)。ノードBはHS-SCCH上のそれぞれスケジュールされた(scheduled)UEのためにシグナリングを送信し、2スロット後のHS-PDSCHの上でデータを送信できる。ノードBは、HS-SCCHに対して、設定可能な(configurable)数の128チップのOVSF符号を使用でき、HS-PDSCHに対して、15までの16チップOVSF符号を使用できる。HSDPAは、15までの16チップOVSF符号を備える単一のHS-PDSCH、及び設定可能な数の128チップOVSF符号を備える単一のHS-SCCHを有するものと見なされ得る。同時に、HSDPAは、15までのHS-PDSCH及び設定可能な数のHS-SCCHを有するものと見なされ得る。各HS-PDSCHは単一の16チップOVSF符号を有し、各HS-SCCHは単一の128チップOVSF符号を有する。次の説明は、単一のHS-PDSCH及び単一のHS-SCCHの用語(terminology)を使用する。

30

【0027】

40

HS-PDSCH上でデータを受信し得る各UEは、シグナリングがそのUEのために送信されたかどうか判断するために、各TTIにおいてHS-SCCHのための4つまでの128チップOVSF符号を処理できる。与えられたTTIの中でスケジュールされた各UEは、そのUEに送信されたデータを回復する(recover)ためにHS-PDSCHを処理できる。スケジュールされたUEそれぞれは、伝送ブロックが正確にデコードされる場合にHS-DPCCH上に肯定応答(ACK)を、そうでない場合に否定応答(NACK)を送信できる。各UEは、さらにノードBにHS-DPCCH上でPCI及びCQI情報を送信できる。

【0028】

50

図3は、さらにUEでのHS-SCCH、HS-PDSCH及びHS-DPCCHの間のタイミングオフセットを示す。HS-PDSCHは、HS-SCCHの2スロット後に

始まる。HS-DPCCCHは、HS-PDSCH上の対応する送信の終了からおよそ7.5スロットで始まる。

【0029】

UEは、ノードBがUEへのデータを適切に処理し送信することを可能にするためのCQI情報を送信できる。一般に、CQI情報は任意の数の伝送ブロック又はデータストリームのために送信され得る。明瞭さのため、下記の説明の多くは、与えられたTTIにおいて一つ又は二つの伝送ブロックが送信でき、CQI情報は一つ又は二つの伝送ブロック用であってよいと仮定する。

【0030】

ノードBは、複数の可能なプリコーディングマトリックス (multiple possible precoding matrices) のうちの一つを使用して、二つの伝送ブロックを送信でき、又は可能なプリコーディングマトリックスのうちの一つの、一つのカラム / ベクターを使用して、単一の伝送ブロックを送信できる。UEは、UEへのデータ伝送のためにノードBによって使用することができる、異なる可能なプリコーディングマトリックス及びベクトルのためのデータパフォーマンス (data performance) を評価できる。各プリコーディングマトリックス又はベクトルに対して、UEは、任意の適切なメトリック (metric) によって与えられ得る、各伝送ブロックの質を推定できる。明瞭さのため、次の説明では、各伝送ブロックの質は、以下の説明では単にSINRと呼ばれる、付加的な白色ガウシアンノイズ (AWN) のチャネルに相当するSINRによって与えられると仮定する。UEは、すべての伝送ブロックのSINR (s) に基づいて、各プリコーディングマトリックス又はベクトルのためのデータパフォーマンス (例えば、総合的なスループット) を決定できる。あらゆるプリコーディングマトリックス及びベクトルを評価した後に、UEは、最良のデータパフォーマンスを提供するプリコーディングマトリックス又はベクトルを選択できる。

【0031】

可能なプリコーディングマトリックスそれぞれのために、UEは、プリコーディングマトリックスと並列に送信され得る二つの伝送ブロックのSINRを推定できる。より高いSINRを備える伝送ブロックは、プライマリ伝送ブロック (primary transport block) と呼ばれ得、より低いSINRを備える伝送ブロックは、セカンダリ伝送ブロック (secondary transport block) と呼ばれ得る。各伝送ブロックのSINRは、(i) HS-PDSCHのパワーの合計、(ii) HS-PDSCHのために使用されるOVSF符号の数、(iii) チャネル利得 (channel gain) 及び雑音分散 (noise variance) によって与えられ得るチャネル条件 (channel conditions)、(iv) UEによって実行された受信器処理 (receiver processing) のタイプ、(v) 連続する干渉の除去 (SIC) がUEによって行なわれる場合に伝送ブロックが復元される順序、そして(vi) ことによると (possibly) その他の要因のような様々な要因に依存し得る。

【0032】

伝送ブロックi、のSINR、 $SINR_i$ は次のように与えられ得る。

【数3】

40

$$SINR_i = F(P_{OVSF}, X_i) \quad \text{式 (1)}$$

【0033】

ここで、 P_{OVSF} は、HS-PDSCHのためのOVSF符号毎のパワーであり、 X_i はSINRに影響する他のすべてのパラメータを含み、そして、 $F()$ はUEに適用可能なSINR関数である。

【0034】

SINR関数は、UEでの受信器処理に依存し得、 P_{OVSF} の線形関数ではないこと

50

がある。

【0035】

したがって、 P_{OVSF} が G デシベル (dB) だけ増加する場合、SINR における改良の量は、もっぱら P_{OVSF} の G dB の増加に基づいて、正確に知られていなくてもよい (may not be known)。 P_{OVSF} と SINR との間のこの非線形の関係は、同じ OVSF 符号を使用している二つの伝送ブロックの間の干渉である、コード再使用 (code-reuse) の干渉のせいであり得る。更に、SINR 関数はノード B で知られてなくてもよい。

【0036】

ある側面では、ノード B は、SINR 推定に使用するため、OVSF 符号毎のパワー、 P_{OVSF} を決定するために UE によって使用され得るパワー情報を送信することができる。パワー情報は、様々な形式で与えられ得、ある前提に基づき得る。一つの設計では、パワー情報は、HS-PDSCH のパワー、 $P_{HS-PDSCH}$ と参照チャネル (reference channel) のパワーとの間の差を示すパワーオフセットを含む。参照チャネルは、共通パイロットチャネル (Common Pilot Channel) (CPICH) 又は既知のパワーを有する他のあるチャネルであり得る。一つの設計では、HS-PDSCH のパワー、 $P_{HS-PDSCH}$ は以下のように決定され得る。

【数 4】

10

$$P_{HS-PDSCH} = P_{CPICH} + \Gamma \quad [dB] \quad \text{式 (2)}$$

20

【0037】

ここで、 P_{CPICH} は CPICH のパワーであり、そして、 Γ はノード B によって搬送され得る (may be signaled) パワーオフセットである。

【0038】

ノード B は、以下に記述されるように、UE にパワーオフセット Γ を搬送する (signal) ことができる。ノード B では、 $P_{HS-PDSCH}$ は HS-PDSCH の送信パワーであり、そして、 P_{CPICH} は CPICH の送信パワーである。UE では、 $P_{HS-PDSCH}$ は HS-PDSCH の受信パワーであり、そして、 P_{CPICH} は CPICH の受信パワーである。UE は、式 (2) に示すように、搬送されたパワーオフセット Γ に基づいて $P_{HS-PDSCH}$ を決定することができ得る。

30

【0039】

ノード B 及び UE は、データ伝送のためにノード B によって使用される OVSF 符号毎のパワーが、SINR 推定のために UE によって使用される P_{OVSF} を満たす (meet) 又は超えるように、利用可能な情報に基づいて同じ方法で P_{OVSF} を計算できる。 P_{OVSF} は様々な方法で計算され得る。一つの設計では、 $P_{HS-PDSCH}$ は、すべての伝送ブロックに一様に割り当てられ得、 P_{OVSF} は、そして、すべての伝送ブロックに対して同じであり得る。別の設計では、 $P_{HS-PDSCH}$ の特定の割合はプライマリ伝送ブロックに割り当てられ得、 $P_{HS-PDSCH}$ の残りの割合は、セカンダリ伝送ブロックに割り当てられ得、そして、 P_{OVSF} は二つの伝送ブロックで異なり得る。

40

【0040】

一つの設計では、 P_{OVSF} は OVSF 符号の指定された数、M に基づいて計算され得る。一つの設計では、ノード B は、例えば、定期的に、又は変更があるときにいつでも、より高いレイヤのシグナリング及び / 又はある他のメカニズムを介して M を提供できる。別の設計では、M は、HS-PDSCH のための OVSF 符号の最大数と等しくなり得 (つまり、M = 15)、又はある他の所定の / 既知の値と等しくなり得る。いずれの場合も、 P_{OVSF} は、以下のように、M 個の OVSF 符号を越えて (across) 一様に $P_{HS-PDSCH}$ を割り当てることにより取得され得る。

50

【数5】

$$P_{OVSF} = P_{HSPDSCH} - 10 \cdot \log_{10}(M) \quad [\text{dB}] \quad \text{式 (3)}$$

【0041】

式(3)において、dBでの減算は線形単位(linear unit)での除算と等価である。

【0042】

表2は、ここで説明の中で使用されるいくつかのパラメータを列挙し、各パラメータのための短い説明を提供する。

【表2】

10

表2

シンボル	説明
$P_{HSPDSCH}$	いずれもエンティティとして知られる、パワーオフセット Γ と P_{CPICH} に基づいて、ノードB及びUEにより算出されたパワー
$\tilde{P}_{HSPDSCH}$	HS-PDSCHのためのノードで利用可能なパワー
P_{OVSF}	パワーオフセット Γ と P_{CPICH} に基づいて、ノードB及びUEにより算出されたOVSFコード毎のパワー
\tilde{P}_{OVSF}	HS-PDSCHのためのノードBで利用可能なOVSFコード毎のパワー

20

【0043】

一般に、 $P_{HSPDSCH}$ は、

【数6】

30

 $\tilde{P}_{HSPDSCH}$

【0044】

と等しく、より小さく、又はより大きくなり得る。 $P_{HSPDSCH}$ と P_{OVSF} は搬送された又は算出された値と呼ばれ得、そして、

【数7】

40

 $\tilde{P}_{HSPDSCH}$

【0045】

及び

【数8】

$$\tilde{P}_{OVSF}$$

【0046】

は、利用可能な値と呼ばれ得る。

【0047】

ノードBは、HSDSCHに利用可能なK個のOVSF符号を有し得る。ここで、KはOVSF符号の指定された数と等しくても、等しくなくてもよい。ノードBは、利用可能なOVSF符号の数及びOVSF符号の指定された数に基づいて、パワーオフセットを調整できる。
10

【0048】

図4は、ノードBによるパワーオフセットの調整(scaling)を示す。ノードBは、図4に示される例について、 $1 \leq K < M$ である、HSDSCHのためのK個の利用可能なOVSF符号を有し得る。ノードBはさらに、HSDSCHに利用可能である

【数9】

$$\tilde{P}_{HSPDSCH}$$

20

【0049】

を有し得る。ノードBは、K個の利用可能なOVSF符号を越えて一様に

【数10】

$$\tilde{P}_{HSPDSCH}$$

30

【0050】

を割り当てるこにより、

【数11】

$$\tilde{P}_{OVSF}$$

【0051】

を以下のように計算できる。

【数12】

40

$$\tilde{P}_{OVSF} = \tilde{P}_{HSPDSCH} - 10 \cdot \log_{10}(K) \quad [\text{dB}] \quad \text{式 (4)}$$

【0052】

ノードBは、

【数13】

$$\tilde{P}_{OVSF}$$

【0053】

に等しい P_{OVSF} を設定できる。その後、ノードBは、 P_{OVSF} がM個の指定されたOVSF符号の各々のために取得されるように、 $P_{HSPDSCH}$ を以下のように算出できる。
10

【数14】

$$\begin{aligned} P_{HSPDSCH} &= \tilde{P}_{OVSF} + 10 \cdot \log_{10}(M) \\ &= \tilde{P}_{HSPDSCH} + 10 \cdot \log_{10}(M/K) \end{aligned} \quad [\text{dB}] \quad \text{式(5)}$$

【0054】

その後、ノードBは、算出された $P_{HSPDSCH}$ 及び既知の P_{CPICH} に基づいてパワーオフセットを以下のように算出できる。
20

【数15】

$$\Gamma = P_{HSPDSCH} - P_{CPICH} \quad [\text{dB}] \quad \text{式(6)}$$

【0055】

KがM未満である場合、図4に示すように、算出された $P_{HSPDSCH}$ は、ノードBで利用可能な
30

【数16】

$$\tilde{P}_{HSPDSCH}$$

【0056】

より大きくなり得る。KがMより大きい場合(図4に示されず)、算出された $P_{HSPDSCH}$ は利用可能な
40

【数17】

$$\tilde{P}_{HSPDSCH}$$

【0057】

より小さくなり得る。いずれの場合も、
50

【数18】

$$\tilde{P}_{HSPDSCH}$$

【0058】

は、 $P_{HSPDSCH}$ と等しいかもしないし、等しくないかもしないため、パワーオフセット は、指定された数の OVSF 符号に基づく、 P_{OVSF} の算出に使用される仮想の (virtual) 又は仮定の (hypothetical) パワーオフセットと見なされ得る。
10

【0059】

ノード B は、様々な方法で P_{OVSF} を決定するために使用されるパワー情報を送信できる。一つの設計では、ノード B は、例えば、定期的に、又は変更がある場合はいつでも、より高いレイヤのシグナリング及び / 又はいくつかの他のメカニズムを介してパワー情報を送信できる。

【0060】

図 5 は、UMTS 中の無線リソース制御 (RRC) メッセージを使用して、パワーオフセット を送信するためのメカニズムを示す。ノード B は、UE によって使用される物理チャネルのセットを割り当てる、交換する、又はリリースするために、UE に物理チャネル再構成 (PHYSICAL CHANNEL RECONFIGURATION) メッセージを送信できる。このメッセージは多くの情報エレメント (IEs) を含むことができる、そのうちの一つは、HS-PDSCH のために情報を伝えることができるダウンリンク HS-PDSCH 情報 IE であり得る。ダウンリンク HS-PDSCH 情報 IE は、ノード B へのアップリンク上で UE によって送信される、フィードバック情報に影響する情報を伝え得る測定フィードバック情報 (Measurement Feedback Info) IE を含むことができる。測定フィードバック情報 IE は、式 (6) に示すように算出されたパワーオフセット に設定され得る、測定パワーオフセット (Measurement Power Offset) パラメータを含むことができる。パワーオフセット はさらに、UE に他の RRC メッセージ中で送信され得る。RRC メッセージ及び IE は、公に利用可能である、2007 年 9 月付けの、「無線リソース制御 (RRC)」と題される、3GPP TS 25.331 に記述される。
20

【0061】

ノード B はさらに、他の方法でパワーオフセット を送ることができる。ノード B はさらに、UE が P_{OVSF} を算出することを可能にするための他のタイプの情報を送ることができる。一般に、ノード B は P_{OVSF} の算出のための相対的な値 (relative value) (例えば、パワーオフセット) 又は絶対的な値 (absolute value) (例えば、 $P_{HSPDSCH}$) を送信できる。UE のためのリンクがセットアップされる、変更されるなどの際、ノード B はパワー情報を送信できる。
30

【0062】

UE はノード B からパワー情報を (例えば、パワーオフセット) を受信でき、パワー情報を及び他の既知の情報に基づいて P_{OVSF} を算出できる。その後、UE は、CQI 情報を決定するために P_{OVSF} を使用できる。
40

【0063】

図 6 は、複数の (例えば、二つの) 伝送ブロックのための CQI 情報を決定する処理 600 を示す。UE は、例えば、式 (2) に示すように、ノード B から受信したパワーオフセット と、CPICH のパワー、 P_{CPICH} とにに基づいて、HS-PDSCH の受信パワー、 $P_{HSPDSCH}$ を算出できる (ブロック 610)。UE は次に、例えば、式 (3) に示すように、 $P_{HSPDSCH}$ 及び OVSF 符号の指定された数に基づいて、 P_{OVSF} を算出できる (ブロック 612)。UE は、SINR 関数に従って、 P_{OVSF} 及
50

び他のパラメータに基づいて、各伝送ブロックのSINRを推定できる（ブロック614）。

【0064】

UEは、CQIマッピングテーブル(mapping table)に基づいて、CQIインデックスに各伝送ブロックのSINRをマップできる(may map)（ブロック616）。CQIマッピングテーブルは、Lが任意の適切な値であり得る、L個の考えられる(possible)CQIレベルに対するL個のエントリ(L entries)を有することができる。各CQIレベルは、要求されるSINRと同様に、伝送ブロックのためのパラメータのセットに関係し得る。パラメータのセットは、伝送ブロックサイズ、変調スキーム(modulation scheme)、符号レート(code rate)などを含むことができる。L個のCQIレベルは、要求されるSINRが増加することに関係し得る。各伝送ブロックのために、UEは、その伝送ブロックの推定されたSINRより低い、要求されたSINRを備える最も高いCQIレベルを選択できる。各伝送ブロックのためのCQIインデックスは、L個の考えられるCQIレベルのうちの一つを示すことができる。UEはノードBにCQIインデックス(indices)を送ることができる（ブロック618）。ノードBは、UEから受信されたCQIインデックスに基づいて、UEに伝送ブロックを送信できる。

10

【0065】

一つの設計では、対称なOVSF符号の割当てが用いられ、そして、二つの伝送ブロックに対して、同じ数で同じのセットのOVSF符号が使用される。この設計では、CQIマッピングテーブルは、すべてのCQIレベルに対して同じ数のOVSF符号が用いられるように定義され得る。別の設計では、非対称のOVSF符号の割当てが許可され、そして、セカンダリ伝送ブロックのためのOVSF符号の数は、プライマリ伝送ブロックのためのOVSF符号の数と異なり得る（例えば、より少ない）。この設計では、CQIマッピングテーブルは、例えば、最低のCQIレベルの一つ以上のためのより少ないOVSF符号の、異なるCQIレベルに対して異なる数のOVSF符号を有し得る。セカンダリ伝送ブロックは、プライマリ伝送ブロックのために使用されるOVSF符号のサブセット(subset)で送信され得る。

20

【0066】

プリコーディングマトリックスが選択されている場合、UEは、選択されたプリコーディングマトリックスと並列に送信される二つの伝送ブロックに対する二つのCQIインデックスを別々に決定できる。プリコーディングベクトルが選択されている場合、UEは、選択されたプリコーディングベクトルで送信される一つの伝送ブロックに対する一つのCQIインデックスを決定できる。UEは、一つの伝送ブロックに対する一つCQIインデックス、又は二つの伝送ブロックに対する二つのCQIインデックスのどちらかを搬送できる単一のCQI値(CQI value)を送信できる。二つの伝送ブロックの場合における、各CQIインデックスのための15のCQIレベルの粒度(granularity)で、合計で $15 \times 15 = 225$ 個のCQIインデックスの組み合わせ(CQI index combinations)が二つの伝送ブロックに起こり得る(possible)。8ビットが単一のCQI値のために使用される場合、 $256 - 225 = 31$ までのレベルが、一つの伝送ブロックに対するCQIインデックスに使用され得る。

30

【0067】

一つの設計では、単一のCQI値は以下のように決定され得る。

40

【数19】

$$CQI = \begin{cases} 15 \times CQI_1 + CQI_2 + 31 & \text{UEによって2つの伝送ブロックの方が選ばれた場合} \\ CQI_S & \text{UEによって1つの伝送ブロックの方が選ばれた場合} \end{cases}$$

式(7)

【0068】

10

ここで、 CQI_S は一つの伝送ブロックに対する { 0 . . . 30 } の範囲内の CQI インデックスであり、 CQI_1 はプライマリ伝送ブロックに対する { 0 . . . 14 } の範囲内の CQI インデックスであり、 CQI_2 はセカンダリ伝送ブロックに対する { 0 . . . 14 } の範囲内の CQI インデックスであり、そして、 CQI は一つ又は二つの伝送ブロックに対する 8 ビットの CQI 値である。

【0069】

20

式(7)に示される設計では、0 から 30 の範囲内の CQI 値は、一つの伝送ブロックに対する CQI インデックスを搬送するために使用され、そして、31 から 255 の範囲内の CQI 値は、二つの伝送ブロックに対する二つの CQI インデックスを搬送するために使用される。UE はさらに、他の方法で、一つ又は二つの伝送ブロックに対する CQI インデックス (index or indices) を单一の CQI 値にマップ (map) できる。

【0070】

30

一つの設計では、UE は、 PCP 情報のための 2 ビット及び CQI 情報のための 8 ビットを含むことができる PCP/CQI 報告 (report) を送信できる。 PCP 情報は、UE によって選択されたプリコーディングマトリックス又はベクトルを搬送できる。 CQI 情報は、式(7)に示されるように算出された一つの 8 ビットの CQI 値を含むことができる。 PCP/CQI 報告のための 10 ビットは、20 符号ビット (code bits) の暗号用の言葉 (codeword) を得るために、(20, 10) ブロック符号でチャネル符号化され得る。 PCP/CQI 報告のための 20 符号ビットは、図 3 に「 CQI 」としてラベル付けされた、TTI の 2 番目及び 3 番目のスロット中の $HS-DSCH$ 上に並べ (spread) られ、送信され得る。

【0071】

ノード B は、UE から PCP/CQI 報告を受信でき、報告された CQI 値に基づいて、UE が一つ又は二つの伝送ブロックのいずれを選ぶ (prefer) か、そして選ばれた (preferred) 伝送ブロックそれぞれに対する CQI インデックスを決定できる。ノード B は、UE によって選ばれた数の伝送ブロック、又はより少数の伝送ブロックを送信できる。例えば、UE が二個の伝送ブロックを選ぶ場合、ノード B は UE に 0 個、一個、又は二個の伝送ブロックを送信できる。

【0072】

40

UE は、 $OVSF$ 符号の指定された数、M に基づいて取得され得る、 P_{OVSF} に基づいて各伝送ブロックの CQI インデックスを決定できる。ノード B は、K が M に等しくも、等しくなくなり得る、 $HS-DSCH$ に利用可能な K 個の $OVSF$ 符号を有し得る。ノード B は、K、M、 P_{OVSF} 、及びノード B で利用可能な

【数20】

$$\tilde{P}_{HSPDSCH}$$

【0073】

50

に依存する様々な方法で U E にデータを送信できる。

【 0 0 7 4 】

K = M の場合、ノード B は、 U E に P_{OVSF} 以上で、 K 個の利用可能な O V S F 符号を備える各伝送ブロックを送信できる。

【 0 0 7 5 】

K < M の場合、一つの設計では、ノード B は、 K / M 倍に伝送ブロックサイズを縮小でき、 U E に P_{OVSF} 以上で K 個の利用可能な O V S F 符号を備える、より小さなサイズの伝送ブロックを送信できる。例えば、 K = 10 、 M = 15 、及び U E によって S の伝送ブロックサイズが選択された場合、ノード B は、 U E に P_{OVSF} で、 10 個の O V S F 符号を備える、 $10 \cdot S / 15$ のサイズの伝送ブロックを送信できる。この設計は、同じ P_{OVSF} が U E による S I N R 推定とノード B によるデータ伝送の両方で使用されるため、送信された伝送ブロックの S I N R が U E によって推定された S I N R と厳密に一致することを保証できる。別の設計では、ノード B は、 P_{OVSF} を M / K 倍に拡大でき、そして、 U E により高い P_{OVSF} で (at the higher P_{OVSF}) 、サイズ S 以上の伝送ブロックを送信できる。ノード B は、より高い P_{OVSF} を備える S I N R における改良を予期でき、適宜、伝送ブロックサイズを選択できる。

10

【 0 0 7 6 】

K > M の場合、一つの設計では、ノード B は、 K / M 倍に伝送ブロックサイズを拡大でき、 U E に P_{OVSF} 以上で、 K 個の利用可能な O V S F 符号を備える、 $K \cdot S / M$ より大きなサイズの伝送ブロックを送信できる。別の設計では、ノード B は、 M / K 倍に P_{OVSF} を縮小でき、その後、 U E により低い P_{OVSF} で、サイズ S 以下の伝送ブロックを送信できる。

20

【 0 0 7 7 】

一般に、ノード B は、 P_{OVSF} 以上が各 O V S F 符号に使用されるように、 K , M ,

【 数 2 1 】

$$\tilde{P}_{HSPDSCH}$$

30

【 0 0 7 8 】

及び $P_{HSPDSCH}$ に基づいて、 H S - P D S C H のために使用する O V S F 符号の数を選択できる。ノード B は、 P_{OVSF} 以上で K 個までの利用可能な O V S F 符号を備える各伝送ブロックを送信できる。ノード B は、 H S - P D S C H のために使用される O V S F 符号の数、及び C Q I を決定するために使用される O V S F 符号の指定された数に基づいて、伝送ブロックサイズを調整できる。

【 0 0 7 9 】

図 7 は、ノード B (あるいは発信器) によって行なわれる処理 7 0 0 の設計を示す。チャネライゼーションコード毎に等しいパワー、 P_{OVSF} で、指定された数のチャネライゼーションコードに対して、パワーの合計、 $P_{HSPDSCH}$ を示すパワー情報が決定され得る (ブロック 7 1 2)。一つの設計では、パワー情報は、データチャネルに対して指定された数のチャネライゼーションコードに対するパワーの合計と、パイロットチャネルのパワー、 P_{CPICH} との間のパワーオフセットを含むことができる。指定された数のチャネライゼーションコードは、 H S - P D S C H について 15 である、データ伝送に利用可能な最大数のチャネライゼーションコードであり得る。指定された数のチャネライゼーションコードは、さらに U E によって演繹的に知られる、定数のチャネライゼーションコードであり得る。

40

【 0 0 8 0 】

50

ブロック 712 の一つの設計では、データチャネルに利用可能なパワー、
【数 22】

$$\tilde{P}_{HSPDSCH}$$

【0081】

、及びデータチャネルに利用可能なチャネライゼーションコードの数、Kは決定され得る 10
。チャネライゼーションコード毎のパワー、
【数 23】

$$\tilde{P}_{OVSF}$$

【0082】

は、利用可能なパワー、
【数 24】 20

$$\tilde{P}_{HSPDSCH}$$

【0083】

に基づいて、利用可能なチャネライゼーションコードの数のために決定され得る。その後、データチャネルのパワーの合計、 $P_{HSPDSCH}$ は、例えば、式(5)に示されるように、指定された数のチャネライゼーションコード、及びチャネライゼーションコード毎のパワー、 30
【数 25】

$$\tilde{P}_{OVSF}$$

【0084】

に基づいて、算出され得る。その後、パワーオフセットは、例えば、式(6)に示されるように、データチャネルのパワーの合計、 $P_{HSPDSCH}$ 、及びバイロットチャネルのパワー、 P_{CPICH} に基づいて決定され得る。パワー情報に基づいて決定された合計のパワー $P_{HSPDSCH}$ は、利用可能なパワー 40
【数 26】

$$\tilde{P}_{HSPDSCH}$$

【0085】

より大きくなり得、又はより小さくなり得る。パワー情報は、例えば、RRCメッセージ 50

の中で、又はいくつかの他の手段を介して U E に送信され得る（ブロック 714）。

【0086】

少なくとも一つの伝送ブロックに対する少なくとも一つの C Q I インデックスは、チャネライゼーションコード毎のパワー、 P_{OVSF} に基づいて、U E によって決定されている、少なくとも一つの C Q I インデックスと共に、U E から受信され得る（ブロック 716）。少なくとも一つの伝送ブロックは、少なくとも一つの受信された C Q I インデックスに基づいて、U E に送信され得る（ブロック 718）。一つの設計では、伝送ブロックは、U E にチャネライゼーションコード毎のパワー、 P_{OVSF} 以上で、指定された数のチャネライゼーションコードと共に送信され得る。別の設計では、伝送ブロックは、指定された数のチャネライゼーションコード及び利用可能なチャネライゼーションコードの数に基づいて調整され得る。その後、伝送ブロックは、U E にチャネライゼーションコード毎のパワー、 P_{OVSF} で、利用可能なチャネライゼーションコードの数と共に送信され得る。さらに別の設計では、チャネライゼーションコード毎のパワーは、指定された数のチャネライゼーションコード及び利用可能なチャネライゼーションコードの数に基づいて調整され得る。その後、伝送ブロックは、U E にチャネライゼーションコード毎の調整されたパワーで、利用可能なチャネライゼーションコードの数と共に送信され得る。

10

【0087】

図 8 は、U E（又は受信器）によって行なわれる処理 800 の設計を示す。パワー情報は、例えば、R R C メッセージの中で、又はいくつかの他の手段（means）を介して、ノード B から受信され得る（ブロック 812）。チャネライゼーションコード毎のパワー、 P_{OVSF} は、パワー情報に基づいて、指定された数のチャネライゼーションコードに対して決定され得る（ブロック 814）。ブロック 814 の一つの設計では、パワーオフセットはパワー情報から取得され得、データチャネルの受信パワー、 $P_{HSPDSCH}$ は、例えば、式（2）に示されるように、パワーオフセット及びパイロットチャネルの受信パワー、 P_{CPICH} に基づいて決定され得る。その後、チャネライゼーションコード毎のパワー、 P_{OVSF} は、例えば、式（3）に示されるように、データチャネルの受信パワー、 $P_{HSPDSCH}$ 及びチャネライゼーションコードの指定された数に基づいて決定され得る。

20

【0088】

少なくとも一つの伝送ブロックのための少なくとも一つの C Q I インデックスは、チャネライゼーションコード毎のパワーに基づいて決定され得る（ブロック 816）。ブロック 816 の一つの設計では、少なくとも一つの伝送ブロックの少なくとも一つの S I N R は、チャネライゼーションコード毎のパワーに基づいて推定され得る。その後、少なくとも一つの伝送ブロックのための少なくとも一つの C Q I インデックスは、少なくとも一つの S I N R に基づいて、決定され得、ノード B に送信され得る（ブロック 818）。

30

【0089】

少なくとも一つの伝送ブロックは、ノード B によって、チャネライゼーションコード毎のパワー、 P_{OVSF} 以上で送信されている伝送ブロック（transport block(s)）と共に、ノード B から受信され得る（ブロック 820）。伝送ブロックは、多くの利用可能なチャネライゼーションコードを介して受信され得、指定された数のチャネライゼーションコード及び利用可能なチャネライゼーションコードの数に基づいて、調整されたサイズを有し得る。

40

【0090】

明瞭さのために、当該技術は O V S F 符号を使用するデータ伝送について記述されている。当該技術はさらに、他のタイプのリソースに使用され得る。一般に、ノード B はリソースエレメント（resource element）毎に等しいパワーで、指定された数のリソースエレメントのためのパワーの合計を示すパワー情報を決定できる。指定された数のリソースエレメントは、指定された数の副搬送波（subcarriers）、指定された数のチャネライゼーションコード、指定された数のタイムスロット、指定された数のデータストリーム、指定された数の伝送ブロック、指定された数のチャネル、指定された数のアンテナ等に対応で

50

きる。ノード B は、UE にパワー情報を送信し得、該UE にリソースエレメント毎のパワー以上で、一つ以上のリソースエレメントを備えるデータを送信し得る。

【0091】

当業者は、情報及び信号が、様々な異なる技術及び技法のいずれかを使用して表わされ得ることを、理解するであろう。例えば、上記の説明の全体にわたって参照され得るデータ、命令、コマンド、情報、信号、ビット、シンボル、及びチップは、電圧、電流、電磁波、磁場もしくは磁性粒子 (particles)、光場 (optical field) もしくは光学粒子、又はその任意の組み合わせによって表わされ得る。

【0092】

当業者は、ここでの開示に関連して記述された、様々な説明のための論理ブロック、モジュール、回路、及びアルゴリズムステップが、電子ハードウェア、コンピュータソフトウェア、又は両方の組み合わせとして実装され得ることをさらに理解するであろう。ハードウェア及びソフトウェアのこの互換性を明瞭に説明するために、様々な説明のためのコンポーネント、ブロック、モジュール、回路、及びステップは、それらの機能性の観点から、一般に上記に説明されてきた。そのような機能性がハードウェア又はソフトウェアとして実装されるかどうかは、全体のシステムに課された特定のアプリケーション及び設計の制約 (particular application and design constraints imposed on the overall system) に依存する。熟練した職人は、特定のアプリケーションそれぞれのための様々な方法において、記述された機能性を実装できるが、そのような実装の決定は、本開示の範囲からの逸脱を生じさせるものとして解釈されるべきでない。

10

20

30

40

【0093】

ここでの開示に関連して記載された様々な説明のための論理ブロック、モジュール、及び回路は、汎用プロセッサ、デジタル信号プロセッサ (DSP)、特定用途向け集積回路 (ASIC)、フィールドプログラマブルゲートアレイ (FPGA) もしくは他のプログラマブル論理デバイス、ディスクリートゲートもしくはトランジスタロジック、ディスクリートハードウェアコンポーネント、又はここに記載された機能を実行するために設計されたそれらのいずれかの組み合わせで実装され得、又は実行され得る。汎用プロセッサは、マイクロプロセッサであってよいが、代替として、プロセッサが任意の従来のプロセッサ、コントローラ、マイクロコントローラ、又はステートマシンであってもよい。プロセッサはまた、コンピューティングデバイスの組み合わせ、例えば、DSP と、マイクロプロセッサ、複数のマイクロプロセッサ、DSP コアと関連する一つ以上のマイクロプロセッサ、又はいずれの他のそのような構成との組み合わせとして実装され得る。

【0094】

ここでの開示に関連して記述された方法又はアルゴリズムのステップは、ハードウェアで、プロセッサによって実行されるソフトウェアモジュールで、又はこれら二つの組み合わせで直接的に具現化され得る。ソフトウェアモジュールは、RAM メモリ、フラッシュメモリ、ROM メモリ、EPROM メモリ、EEPROM メモリ、レジスタ、ハードディスク、リムーバブルディスク、CD-ROM、又は当技術分野において知られている記憶媒体のいずれの他の形態に存在する (reside) ことができる。典型的な (exemplary) 記憶媒体は、プロセッサが記憶媒体から情報を読み出すことができ、また記憶媒体に情報を書き込むことができるよう、プロセッサに結合される。別 の方法では、記憶媒体はプロセッサに一体化されてもよい。プロセッサ及び記憶媒体は ASIC に存在してもよい。ASIC はユーザ端末に存在してもよい。別 の方法では、プロセッサ及び記憶媒体は、ユーザ端末内のディスクリートコンポーネントとして存在してもよい。

50

【0095】

一つ以上の典型的な設計では、記述された機能は、ハードウェア、ソフトウェア、ファームウェア、又はそれらのいずれかの組み合わせで実装され得る。ソフトウェアで実装された場合、機能は、コンピュータ可読媒体上の一つ以上の命令又はコードとして、格納又は送信され得る。コンピュータ可読媒体は、コンピュータ記憶媒体と、ある場所から別の場所へのコンピュータプログラムの転送を容易にするあらゆる媒体を含む通信媒体との両

50

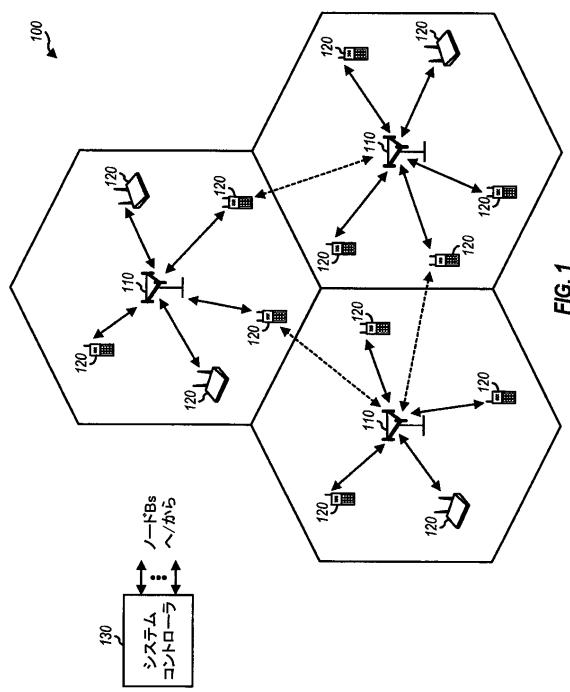
方を含む。記憶媒体は、汎用又は特別な目的のコンピュータによってアクセスされることができる、あらゆる利用可能な媒体であり得る。限定ではなく、一例として、そのようなコンピュータ可読媒体は、RAM、ROM、EEPROM、CD-ROMもしくは他の光ディスク記憶装置、磁気ディスク記憶装置もしくは他の磁気記憶デバイス、又は、汎用あるいは特別な目的のコンピュータ、もしくは汎用あるいは特別な目的のプロセッサによってアクセスされることができる、命令もしくはデータ構造の形態である所望のプログラムコード手段を伝送もしくは格納するために利用されることができる、他のあらゆる媒体を含むことができる。さらに、あらゆる接続はコンピュータ可読媒体と適切に名付けられる。例えば、ソフトウェアが、同軸ケーブル、光ファイバーケーブル、ツイストペア、デジタル加入者線(DSL)、又は赤外線、無線、及びマイクロ波のような無線技術を使用して、ウェブサイト、サーバ、又は他のリモートソース(remote source)から送信される場合、同軸ケーブル、光ファイバーケーブル、ツイストペア、DSL、又は赤外線、無線、及びマイクロ波のような無線技術は、媒体の定義に含まれる。ここで用いられるディスク(disk and disc)は、通常、データを磁気的に再生するディスク(disks)と、一方、レーザーで光学的にデータを再生するディスク(discs)である、コンパクトディスク(CD)、レーザーディスク(登録商標)、光ディスク、デジタル多用途ディスク(DVD)、フロッピー(登録商標)ディスク、及びブルーレイ(登録商標)ディスクを含む。上記のものの組み合わせもコンピュータ可読媒体の範囲内で含まれるべきである。

【0096】

本開示の以上の説明は、あらゆる当業者に本開示を作り、又は使用することができるよう提供されている。本開示に対する様々な修正は、当業者にとって容易に明らかであろう、そして、ここに定義された包括的な原理は、本開示の範囲から逸脱せずに他の実施形態に適用され得る。したがって、本開示は、ここに記載された例及び設計に限定されるようには意図されておらず、ここに開示された原理及び新規な特徴に整合する最も広い範囲が与えられるべきである。

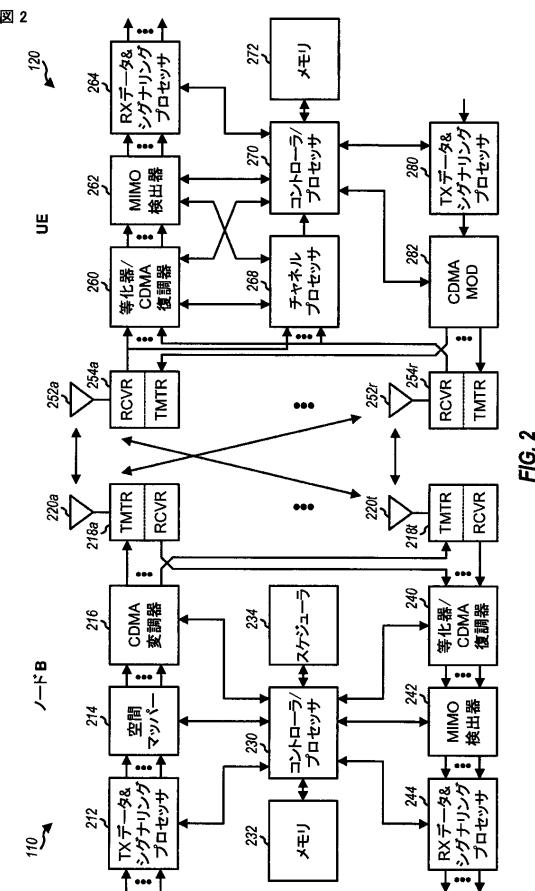
【図1】

図1



【図2】

図2



【図3】

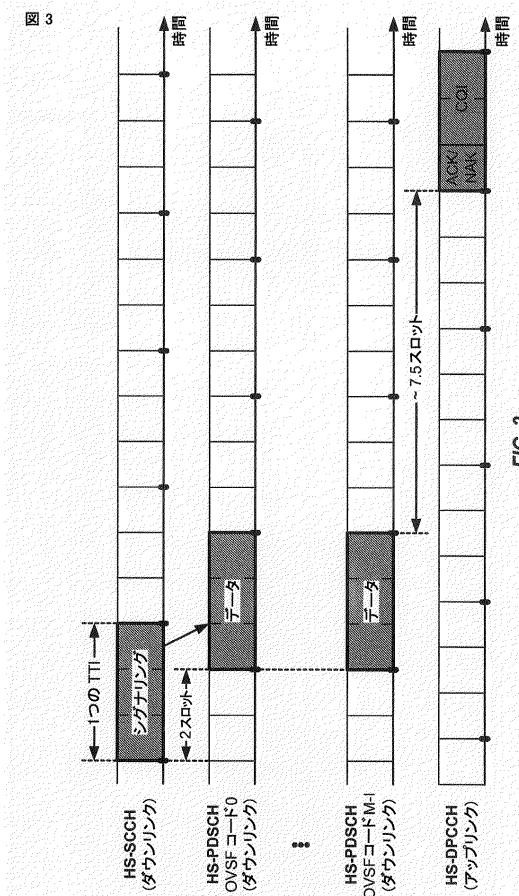


FIG. 3

【図4】

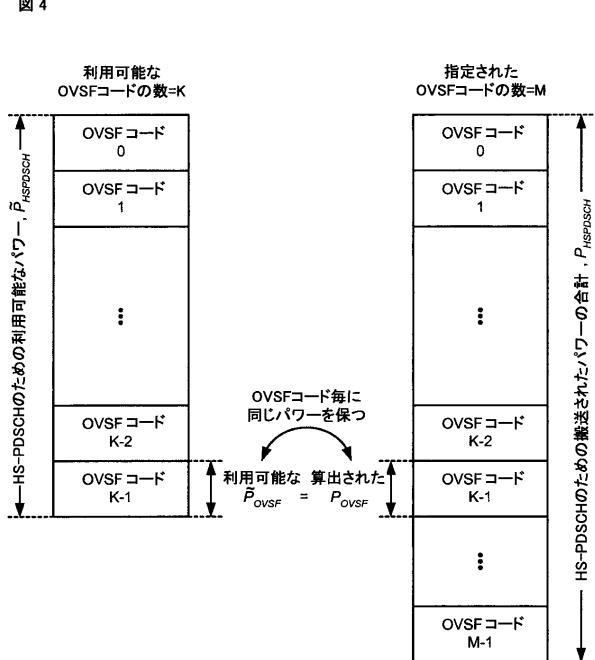


FIG. 4

【図5】

図5

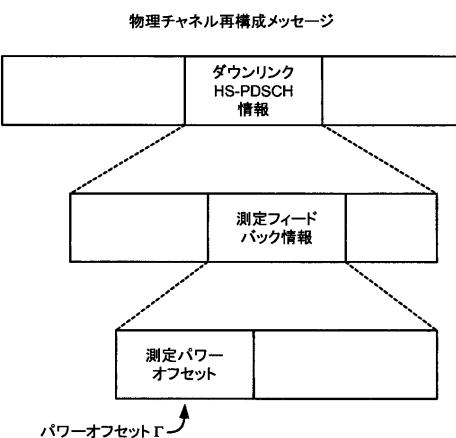


FIG. 5

【図6】

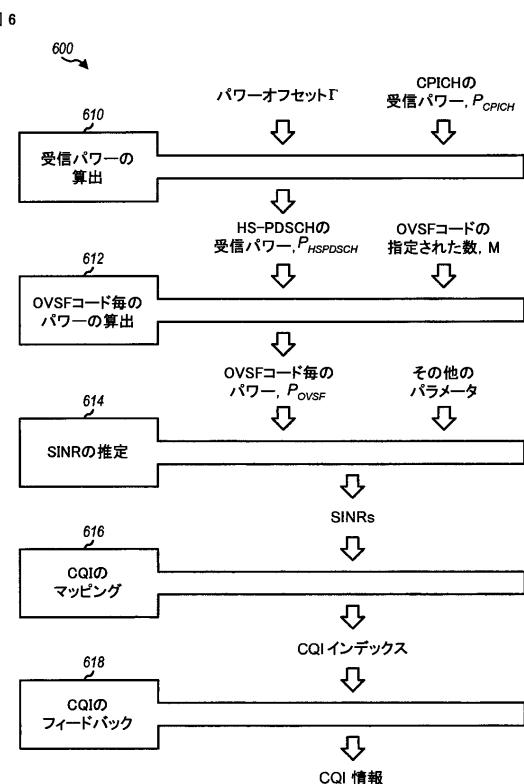


FIG. 6

【図7】

図7

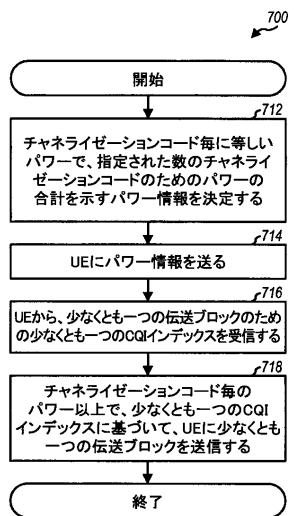


FIG. 7

【図8】

図8

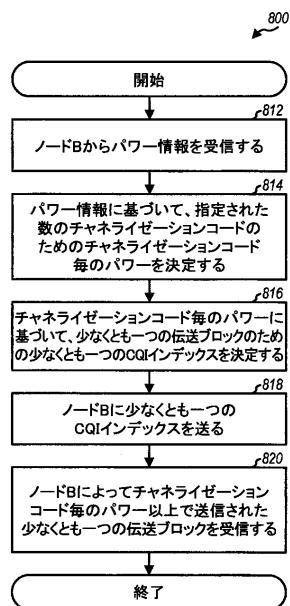


FIG. 8

【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No PCT/US2008/050793
A. CLASSIFICATION OF SUBJECT MATTER INV. H04B7/005		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) H04B		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the International search (name of data base and, where practical, search terms used) EPO-Internal, WPI Data		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
E, L	US 2008/188259 A1 (BLANZ JOSEF J [DE] ET AL) 7 August 2008 (2008-08-07) L: Priority the whole document	1-45
X	WO 2006/116704 A (QUALCOMM INC [US]; KIM BYOUNG-HOON [US]; MALLADI DURGA PRASAD [US]; SA) 2 November 2006 (2006-11-02) the whole document	1-45
X	WO 01/89099 A (QUALCOMM INC [US]) 22 November 2001 (2001-11-22) page 6, line 21 - line 24 page 10, line 8 - page 11, line 8 page 13, line 5 - line 20 claims 1-3, 9, 15-17 figures 1-5	1, 16, 21, 26, 27, 30
		-/-
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C.		<input checked="" type="checkbox"/> See patent family annex.
<p>* Special categories of cited documents :</p> <p>"A" document defining the general state of the art which is not considered to be of particular relevance</p> <p>"E" earlier document but published on or after the international filing date</p> <p>"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified).</p> <p>"O" document referring to an oral disclosure, use, exhibition or other means</p> <p>"P" document published prior to the International filing date but later than the priority date claimed</p> <p>"T" later document published after the International filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</p> <p>"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</p> <p>"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.</p> <p>"A" document member of the same patent family</p>		
Date of the actual completion of the International search 12 December 2008		Date of mailing of the International search report 18/12/2008
Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Fax: (+31-70) 340-3016		Authorized officer Reville, Lenora

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2008/050793

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2005/181739 A1 (KRASNY LEONID [US] ET AL) 18 August 2005 (2005-08-18) page 1, paragraph 3 page 4, paragraph 52 page 5, paragraph 56 page 6, paragraph 79 page 7, paragraph 92 figure 2 -----	33-45

INTERNATIONAL SEARCH REPORT

International application No.
PCT/US2008/050793

Box No. II Observations where certain claims were found unsearchable (Continuation of item 2 of first sheet)

This International search report has not been established in respect of certain claims under Article 17(2)(a) for the following reasons:

1. Claims Nos.: because they relate to subject matter not required to be searched by this Authority, namely:

2. Claims Nos.: because they relate to parts of the International application that do not comply with the prescribed requirements to such an extent that no meaningful international search can be carried out, specifically:

3. Claims Nos.: because they are dependent claims and are not drafted in accordance with the second and third sentences of Rule 6.4(a).

Box No. III Observations where unity of invention is lacking (Continuation of item 3 of first sheet)

This International Searching Authority found multiple inventions in this international application, as follows:

see additional sheet

1. As all required additional search fees were timely paid by the applicant, this international search report covers all searchable claims.
2. As all searchable claims could be searched without effort justifying an additional fees, this Authority did not invite payment of additional fees.
3. As only some of the required additional search fees were timely paid by the applicant, this international search report covers only those claims for which fees were paid, specifically claims Nos.:

4. No required additional search fees were timely paid by the applicant. Consequently, this international search report is restricted to the invention first mentioned in the claims; it is covered by claims Nos.:

Remark on Protest

The additional search fees were accompanied by the applicant's protest and, where applicable, the payment of a protest fee.

The additional search fees were accompanied by the applicant's protest but the applicable protest fee was not paid within the time limit specified in the invitation.

No protest accompanied the payment of additional search fees.

International Application No. PCT/US2008/050793

FURTHER INFORMATION CONTINUED FROM PCT/ISA/ 210

This International Searching Authority found multiple (groups of) inventions in this international application, as follows:

1. claims: 1-32

Wireless communication including means to determine power information indicative of total power for a designated number of channelization codes with equal power per channelization code.

2. claims: 33-45

Wireless communication including a processor to receive power information from a Node B and to determine at least one channel quality indicator index for at least one transport block based on the power per channelization code.

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No
PCT/US2008/050793

Patent document cited in search report		Publication date	Patent family member(s)		Publication date
US 2008188259	A1	07-08-2008	WO	2008086374 A1	17-07-2008
WO 2006116704	A	02-11-2006	EP	1875648 A2	09-01-2008
			JP	2008539680 T	13-11-2008
			KR	20080016584 A	21-02-2008
			US	2006255989 A1	16-11-2006
WO 0189099	A	22-11-2001	AU	6308201 A	26-11-2001
			CN	1636327 A	06-07-2005
			EP	1281244 A2	05-02-2003
			JP	2004501549 T	15-01-2004
			TW	545001 B	01-08-2003
US 2005181739	A1	18-08-2005	CN	1918840 A	21-02-2007
			EP	1716655 A1	02-11-2006
			JP	2007522768 T	09-08-2007
			KR	20060121964 A	29-11-2006
			WO	2005081444 A1	01-09-2005

フロントページの続き

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM),EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HR,HU,IE,IS,IT,LT,LU,LV,MC,MT,NL,NO,PL,PT,RO,SE,SI,SK,T
R),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AO,AT,AU,AZ,BA,BB,BG,BH,BR,BW,BY,
BZ,CA,CH,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,IS,JP,KE,K
G,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PG,PH,PL,PT
,RO,RS,RU,SC,SD,SE,SG,SK,SL,SM,SV,SY,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,ZA,ZM,ZW

(74)代理人 100109830
弁理士 福原 淑弘
(74)代理人 100075672
弁理士 峰 隆司
(74)代理人 100095441
弁理士 白根 俊郎
(74)代理人 100084618
弁理士 村松 貞男
(74)代理人 100103034
弁理士 野河 信久
(74)代理人 100119976
弁理士 幸長 保次郎
(74)代理人 100153051
弁理士 河野 直樹
(74)代理人 100140176
弁理士 砂川 克
(74)代理人 100100952
弁理士 風間 鉄也
(74)代理人 100101812
弁理士 勝村 紘
(74)代理人 100070437
弁理士 河井 将次
(74)代理人 100124394
弁理士 佐藤 立志
(74)代理人 100112807
弁理士 岡田 貴志
(74)代理人 100111073
弁理士 堀内 美保子
(74)代理人 100134290
弁理士 竹内 将訓
(74)代理人 100127144
弁理士 市原 卓三
(74)代理人 100141933
弁理士 山下 元
(72)発明者 ブランツ、ヨセフ・ジェイ。
アメリカ合衆国、カリフォルニア州 92121、サン・ディエゴ、モアハウス・ドライブ 57
75
(72)発明者 フェルナンデズ - コルバトン、イバン・イエス
アメリカ合衆国、カリフォルニア州 92121、サン・ディエゴ、モアハウス・ドライブ 57
75

5K067 AA13 BB04 DD43 EE02 EE10 EE22 HH22 HH23