#### (19) **日本国特許庁(JP)**

# (12)公表特許公報(A)

(11)特許出願公表番号

特表2014-512170 (P2014-512170A)

(43) 公表日 平成26年5月19日(2014.5.19)

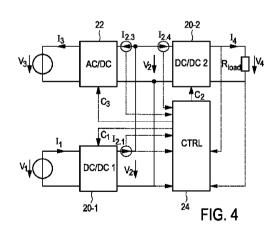
(51) Int.Cl. FLテーマコード (参考) HO2M 7/48 (2007.01) HO2M 7/48 R 5H007 G05F 1/67 (2006.01) GO5F 1/67 Α 5H420

#### 審査請求 未請求 予備審査請求 未請求 (全 16 頁)

(54) 【発明の名称】優先度別電気供給機能を備える制御されたコンバータアーキテクチャ

#### (57)【要約】

本発明は、最大電力変換効率性で、局所直流電源及び交流(AC)電源の両方から、制御された直流電圧で電気負荷を供給する、電力コンバータアーキテクチャ及びその動作原理に関する。局所電源が、局所負荷に十分な電気を供給できない場合、AC電源から電気が付加的に供給される。局所電源が、局所負荷に供給するのに必要な量を超えて電気を供給できる場合にも、電気はACグリッドに供給される。



#### 【特許請求の範囲】

#### 【請求項1】

AC電源に接続された双方向AC/DCコンバータ、

D C 電源に接続され、電圧アップコンバージョン機能を有する第 1 D C / D C コンバータ、

電気負荷に接続され、電圧ダウンコンバージョン機能を有する第 2 D C / D C コンバータ、

を有する電力コンバータシステムを制御する装置であって、

前記装置は、前記直流電源から前記第1及び第2DC/DCコンバータを介して、高い優先度で、及び、前記AC電源から前記AC/DCコンバータ及び前記第2コンバータを介して、より低い優先度で、制御されたDC電圧及び電力を前記電流負荷に供給するように、測定された電気パラメータの関数として、前記AC/DCダウンコンバータ並びに前記第1及び第2DC/DCコンバータ電力の動作を制御するコントローラを有し、

これら2つのDC/DCコンバータの1つは、前記電力コンバータシステムのエネルギー効率性を最大化するためにエネルギー変換をすることなく、その入力を直接出力に伝えるように制御される、前記電力コンバータシステムを制御する装置。

#### 【請求項2】

前記コントローラは、下記の制御機能、

最大電力点で前記DC電源を動作させること、

前記電気負荷に直流を供給するように調整された電圧を制御すること、

前記AC電源への入力電流の正弦波時間関数を生成すること、

の少なくとも 1 つ提供するように前記第 1 及び第 2 D C / D C コンバータ及び前記 A C / D C コンバータを制御する、請求項 1 に記載の装置。

### 【請求項3】

前記コントローラが、前記測定された電気パラメータに基づき、前記第1DC/DCコンバータの出力での電力レベルが前記第2DC/DCコンバータの入力での電力レベルよりも高いこと、及び前記第1DC/DCコンバータの出力電圧が、前記電気負荷での出力電圧と本質的に同じであること、を検知した場合に、前記電力コンバータシステムを第1動作モードに設定し、前記第1動作モード中、前記コントローラは、最大出力電力を生成するために前記DC電源に負荷をかけるように前記第1DC/DCコンバータを制御し、エネルギー変換することなく入力を直接出力に伝えるように前記第2DC/DCコンバータを制御し、インバータとして動作するように前記AC/DCコンバータを制御する、請求項1に記載の装置。

### 【請求項4】

前記コントローラは、前記測定された電気パラメータに基づいて、前記第1DC/DCコンバータの出力での電力レベルが前記第2DC/DCコンバータの入力での電力レベルよりも高いこと及び前記第1DC/DCコンバータの出力電圧が、前記電気負荷での出力電圧よりも高いことを検知した場合に、前記電力コンバータシステムを第2動作モードに設定し、前記第2動作モード中、前記コントローラは、エネルギー変換することなく入力を直接出力に伝えるように前記第1DC/DCコンバータを制御し、前記DC電源の出力電圧を前記電気負荷時の出力電圧にダウンコンバートするように前記第2DC/DCコンバータを制御し、インバータとして動作するように前記AC/DCコンバータを制御する、請求項1に記載の装置。

# 【請求項5】

前記コントローラが、前記測定された電気パラメータに基づいて、前記第1DC/DCコンバータの出力での電力レベルが前記第2DC/DCコンバータの入力での電力レベルよりも低いこと、及び前記第1DC/DCコンバータの出力電圧が前記電気負荷での出力電圧と本質的に同じであることを検知した場合に、前記電力コンバータシステムを第3動作モードに設定し、前記第3動作モード中、前記コントローラは、最大出力電力を生成するために前記DC電源に負荷をかけるように前記第1DC/DCコンバータを制御し、エ

10

20

30

40

ネルギー変換することなく入力を直接出力に伝えるように前記第2DC/DCコンバータを制御し、整流器として動作するように前記AC/DCコンバータを制御する、請求項1に記載の装置。

#### 【請求項6】

前記コントローラが、前記測定された電気パラメータに基づいて、前記DC電源によって供給される電力レベルが前記電気負荷に要求される電力レベルよりも低いこと、及び前記第1DC/DCコンバータの出力電圧が前記電気負荷での出力電圧よりも高いことを検知した場合に、前記電力コンバータシステムを第4動作モードに設定し、前記第4動作モード中、前記コントローラは、エネルギー変換することなく入力を直接出力に伝えるように前記第1DC/DCコンバータを制御し、前記電気負荷で調整された出力電圧を生成するように前記第2DC/DCコンバータを制御し、整流器として動作するように前記AC/DCコンバータを制御する、

請求項1に記載の装置。

#### 【請求項7】

前記測定された電気パラメータが、前記第1DC/DCコンバータの出力電圧及び出力電流、前記第2DC/DCコンバータの入力電流及び出力電圧、並びに前記AC/DCコンバータの入力電流を含む、請求項1に記載の装置。

#### 【請求項8】

前記電気負荷が発光ダイオード、有機発光ダイオード、及び建物内の電気器具の少なくとも1つを含む、請求項1に記載の装置。

【請求項9】

AC電源に接続された双方向AC/DCコンバータ、

D C 電源に接続され、電圧アップコンバージョン機能を有する第 1 D C / D C コンバータ、

電気負荷に接続され、電圧ダウンコンバージョン機能を有する第2DC/DCコンバータ、及び

請求項1に記載の装置、

を有する電力コンバータシステム。

#### 【請求項10】

請求項1に記載の装置を有するチップデバイス。

【請求項11】

請求項9に記載の電力コンバータシステムを有するチップデバイス。

【請求項12】

AC電源に接続された双方向AC/DCコンバータ、

D C 電源に接続され、電圧アップコンバージョン機能を有する第 1 D C / D C コンバータ、及び

 電 気 負 荷 に 接 続 さ れ 、 電 圧 ダ ウ ン コ ン バ ー ジ ョ ン 機 能 を 有 す る 、 第 2 D C / D C コ ン バ ー タ 、

を有する電力コンバータシステムを制御する方法であって、

前記方法は、前記直流電源から前記第1及び第2DC/DCコンバータを介して、高い優先度で、及び、前記AC電源から前記AC/DCコンバータ及び前記第2コンバータを介して、より低い優先度で、制御されたDC電圧及び電力を前記電流負荷に供給するように、測定された電気パラメータの関数として、前記AC/DCダウンコンバータ並びに前記第1及び第2DC/DCコンバータ電力の動作を制御するステップを含み、

これら2つのDC/DCコンバータの1つは、前記電力コンバータシステムのエネルギー効率性を最大化するためにエネルギー変換をすることなく、その入力を直接出力に伝えるように制御される、前記電力コンバータシステムを制御する方法。

### 【請求項13】

コンピュータデバイス上で動作させる場合に、請求項 1 2 に記載の方法のステップを作るためのコード手段を有するコンピュータプログラム。

10

20

30

40

#### 【発明の詳細な説明】

#### 【技術分野】

#### [0001]

本発明は、優先度別の電気供給を得るために、コンバータの動作を制御する装置及び方法に関する。

#### 【背景技術】

#### [00002]

「グリーン(green)」エネルギーの今までになく高まる需要により、太陽発電は、近年のその急速な成長から、多くの注目を集めている。ソーラー・モジュールからの変動する直流(DC)出力電圧を良好に調整された正弦波交流(AC)電圧に変換するためには、典型的な太陽電力コンバータシステムのアーキテクチャは、2ステージ又は単一ステージで行う、つまり、DC/DCコンバータを備える又は備えないアーキテクチャである。DC/DCステージの存在は、インバータの入力電圧を一定及び制御されたレベルに維持し、電圧及び電力フローの制御を減結合することを可能とする。インバータは、太陽電池(PV)アレイからのDC電力をグリッド品質のAC電力に変換する。システム・アーキテクチャに依存し、インバータはエネルギー貯蔵部の充電及び放電をも行い、スマートな 負荷、例えばスマート電気製品を特に住居システムにおいて、制御する。インバータ / コントローラが適応型ロジックを含む場合は、いつグリッドに過剰なエネルギーが送られ又は貯蔵されるのかを決定することもできる。

#### [0003]

インバータ・トポロジのための幾つかの設計目標は、最大入力電力で入力電圧の検知を行うためにソーラーパネルをトラッキングする最大電力点(MPP)、及びインバータの最大エネルギー効率性である。インバータをMPPで動作させるには、回路は、現時点の光の状況によって入力電圧を調整できなければならない。MPPは、通常、開ループ電圧の約70%であるが、これも選択したパネル技術に依存する。これを達成するためには、入力電圧は、例えばブースト回路によって動的に調整されうる。第2ステージでは、DC電圧は正弦波グリッド対応電圧に反転されうる。ブースタはMPPになるように入力電圧を調整する。出力インバータは、正弦波出力電流を電力グリッドに注入する。

#### [0004]

Florent Boico等による「ニッケル水素充電池用太陽電池充電器」、IEEE transaction on power electronics, Vol.22, No.5, Sept. 2007、は、新しい電圧及び温度ベースの充電制御技術を開示している。充電スピードを上げるためには、MPPトラッカー(MPPT)が、セピック・コンバータ及びバイパス・スイッチを使用するマイクロ・コントローラで実施される。入力と出力との間に共通基準電位を提供し、入力に連続する電流を提供するため、セピック・トポロジが使用された。バイパス・スイッチはマイクロ・コントローラによって制御される。MPPは、DC/DCコンバータ制御ループを調整することによって得られる。アルゴリズムがMPP付近で安定すると、マイクロ・コントローラは、MPPTが供給された電力を増加するか否かを評価する。これは、直接接続にスイッチングし、充電池に送られた充電電流を比較することで行われる。最善策が保持されるだろう。所定の時間間隔の後、ソーラーパネルのMPPが光の強度又は温度によって変更した場合には、2つの可能性(直接接続又はMPPT)が再び実行される。

#### 【発明の概要】

【発明が解決しようとする課題】

# [0005]

本発明の目的は、最大電力変換効率性を備えた、局所DC電源及びAC電源の両方から制御されたDC電圧で電気負荷を供給できる、改善された電力コンバータシステムを提供することである。

#### 【課題を解決するための手段】

#### [0006]

この目的は、請求項1に係る装置、請求項9に係るコンバータシステム、請求項10又

10

20

30

40

は 1 1 に係るチップ装置、請求項 1 2 に係る方法、請求項 1 3 に係るコンピュータプログラムによって達成される。

#### [0007]

従って、提案された電力変換解決策は、AC電源によって供給される双方向AC/DCコンバージョン/コンバータ、及び局所(非線形)DC電源によって供給されるDC/DCアップコンバージョン/コンバータを有し、これらは共に、負荷に接続されたDC/DCダウンコンバージョン/コンバータを供給する。これら3つの電力コンバージョン/コンバータの動作は、所定の測定された電気的パラメータの関数として制御される。優先事項は、最大電力点で、局所(非線形)DC電源から負荷を供給することであり、2つのDC/DCコンバージョン/コンバータのうちの1つは、提案された電力変換のエネルギー効率性を最大にするためにエネルギー変換をすることなく、入力を直接出力に提供するように制御されるだろう。更に、従って、双方向AC/DCコンバージョン/コンバータは、電源での高調波歪みを低い値に維持するために制御される。

#### [0008]

第1態様によると、コントローラは、次の制御機能:

最大電力点における前記DC電源の動作、

直流を電気負荷に供給するための調整電圧の制御、及び

AC電源への入力電流の正弦波時間関数の生成、

のうち少なくとも 1 つを提供するために、第 1 及び第 2 DC/DCコンバータ及びAC/DCコンバータを制御するように適応される。

#### [0009]

それに関して、提案されたコンバータシステム及び方法は、調整されたDC電圧で追加的負荷を供給する、及び、非線形DC電源の利用可能な電力に依存して、整流器あるいはインバータとしてAC/DCコンバータを動作させる、という組み合わさった機能性を提供するのに使用されうる。

#### [0010]

上記第1態様と組み合わせることが可能な第2態様によると、測定された電気的パラメータに基づいて、第1DC/DCコンバータの出力における電力レベルが、第2DC/DCコンバータの入力における電力レベルよりも高いこと、及び第1DC/DCコンバータの出力電圧が本質的に電気負荷における出力電圧と同じであることを検知した場合、コントローラは、電力コンバータシステムを第1動作モードに設定するように適応され、当該第1動作モード中、コントローラは、最大出力電力を生成するのにDC電源に負荷をかけるために第1DC/DCコンバータを制御する、及び、インバータとして動作させるためにAC/DCコンバータを制御する、ために適応される。従って、2つの電気負荷は1つの電源からエネルギーを供給されうる。

### [0011]

上記第1及び第2態様の少なくとも1つと組み合わせることができる第3態様によると、測定された電気的パラメータに基づいて、第1DC/DCコンバータの出力における電力レベルよりも高いこと、及び、第1DC/DCコンバータの出力電圧が電気負荷における出力電圧よりも高いことを検知した場合、コントローラは、電力コンバータシステムを第2動作モードに設定するように適応され、当該第2動作モード中、コントローラは、エネルギー変換をすることなう力を直接出力に伝えるために第1DC/DCコンバータを制御する、DC電源の出力電圧を電気負荷における出力電圧にダウンコンバートするために第2DC/DCコンバータを制御する、及び、インバータとして動作させるためにAC/DCコンバータを制御する、ために適応される。従って、ここでも、2つの電気負荷は1つの電源からエネルギーを供給されうる。

#### [0012]

上記第1態様乃至第3態様の少なくとも1つと組み合わせることができる第4態様によ

10

20

30

40

ると、測定された電気的パラメータに基づいて、第1DC/DCコンバータの出力における電力レベルが、第2DC/DCコンバータの入力における電力レベルよりも低いこと、及び、第1DC/DCコンバータの出力電圧が、電気負荷における出力電圧と本質的に同じであることを検知した場合、コントローラは電力コンバータシステムを第3動作モードに設定するように適応され、当該第3動作モード中、コントローラは、最大出力電力を生成するのにDC電源に負荷をかけるために第1DC/DCコンバータを制御する、エネルギー変換をすることなく入力を直接出力に伝えるために第2DC/DCコンバータを制御する、ために適する、及び、整流器として動作させるためにAC/DCコンバータを制御する、ために適応される。従って、ここでは、1つの電気負荷は2つの電源からエネルギーを供給されうる。

[0013]

上記第1態様乃至第4態様の少なくとも1つと組み合わせることができる第5態様によると、測定された電気的パラメータに基づいて、DC電源によって供給された電力レベルが、電気負荷において要求される電力レベルよりも低いこと、及び、第1DC/DCコンバータの出力電圧が、電気負荷における出力電圧よりも高いことを検知した場合、コントローラは電力コンバータシステムを第4動作モードに設定するように適応され、当該第4動作モード中、コントローラは、エネルギー変換をすることなく入力を直接出力に伝えるために第1DC/DCコンバータを制御する、電気負荷における調整された出力電圧を生成するために第2DC/DCコンバータを制御する、及び、整流器として動作させるためにAC/DCコンバータを制御する、ために適応される。従って、ここでも、1つの電気負荷は2つの電源からエネルギーを供給されうる。

[0014]

上記第1態様乃至第5態様の少なくとも1つと組み合わせることができる第6態様によると、測定された電気的パラメータは、第1DC/DCコンバータの出力電圧及び出力電流、第2DC/DCコンバータの入力電流及び出力電圧、AC/DCコンバータの入力電流を有する。それによって、上記制御機能は、コンバータシステムの接続内の単純な手段によって達成されうる。

[0015]

上記第1態様乃至第6態様の少なくとも1つと組み合わせることができる第7態様によると、電気負荷は、発光ダイオード、有機発光ダイオード、及びビル内の電気器具の少なくとも1つを含む。よって、優先度別電気供給機能を備えた、改善された電力コンバータシステムが提供され得る。

[0016]

本発明の更なる態様では、電力コンバータを制御するコンピュータプログラムが提供され、当該コンピュータプログラムは、コンピュータプログラムが負荷モニタリング装置を 制御するコンピュータ上で動作する場合に、電力コンバータ装置に上記手段のステップを 実行させるためのコード手段を有する。

[0017]

上記装置及びコンバータシステムは、回路基板に搭載されるハードウェア回路、単一チップ又はチップセットとして実装されうる。チップ又はチップセットは、プログラム又はソフトウェアルーチンによって制御されるプロセッサを有しうる。

[0018]

本発明の実施形態は、従属請求項と各独立請求項との任意の組み合わせが可能であることを理解されたい。

[0019]

本発明のこれら又は他の態様は、以下説明される実施形態を参照して明確になり解明されるだろう。

【図面の簡単な説明】

[0020]

【図1】従来の太陽光コンバータシステムの略ブロック図を示す。

10

20

30

- 【図2】太陽光発電モジュールの出力電力の非線形特性を、出力電圧の関数として示す。
- 【図3】従来の太陽光コンバータシステムの状態平面での2つの動作モードを表す図を示す。
- 【図4】本発明の実施形態によるコンバータ装置の略ブロック図を示す。
- 【図5】状態平面での実施形態によるコンバータ装置の4つの動作モードを表す図を示す

#### 【発明を実施するための形態】

#### [0021]

下記の実施形態は、最大効率性で優先度別電気供給を達成するためにコンバータの動作を制御する、改善された変換システムに関する。

[0022]

説明は、図1に描かれている通り、後に説明される提案されたアーキテクチャによって改善されるグリッド接続太陽光システムの従来のコンバータアーキテクチャから始まる。太陽電池モジュールの列は非線形電源を形成し、DC/DCコンバータ10の入力に接続されるDC電圧 $V_1$ を生成する。DC/DCコンバータ10は、非線形電源がその最大電力点(MPP)で動作し、よって、最大出力電力 $P_1=V_1\times I_1$ を生成するように制御される。DC/DCコンバータ10は、AC電圧 $V_3$ でAC電源又は電力グリッドに電気を供給するDC/ACコンバータ(DC/ACインバータ)12の入力電圧であるDC出力電圧 $V_2$ を生成する。DC/DCコンバータ10のトポロジは、ブーストコンバータでもよい。DC/ACインバータ12は、単相電源電圧部に接続されるフル・ブリッジ型インバータ、あるいは、3相電源電圧部に接続されるB6・ブリッジ型インバータでもよい。

図2は、PVセル又はモジュールの出力電力の非線形特性を、出力電圧V<sub>1</sub>の関数として示す。他の非線形電源は、例えば風力システムや燃料電池が該当する。PVモジュールは広い範囲の電圧及び電流で動作される。負荷抵抗をゼロ(すなわち、短絡回路)から無限大(すなわち、開回路)まで変えることによって、最も高い効率性は、モジュールが最大電力を送る点として決定され得る。このMPPは、電流と電圧の積の結果が最大値である場合に起こる。電圧の無い短絡回路電流又は電流の無い開回路電圧では、電力は生みだされない。従って、最大生成電力はこれら2点間のどこか、電力曲線上の唯一の点、つまりI・V曲線の「膝(knee)」(図示されていない)、にあると期待される。この点は、太陽光を電気に変換する際のPVモジュールの最大効率性を表す。

[0024]

図 3 は、従来の太陽光コンバータシステムの状態平面での図 1 の従来のコンバータの 2 つの動作モードを表す図を示す。動作は、電力変換効率性を最大にするために、第 1 動作モード(OM 1)及び第 2 動作モード(OM 2)に分けることができる。 D C / D C (ブースト)コンバータ 1 0 は、 $V_1$ が D C / A C コンバータ 1 2 のわずかな入力電圧  $V_2$  に  $V_1$  からより高い出力電圧  $V_2$  に  $V_1$  に  $V_2$  に  $V_3$  のことは図 3 の第 1 動作モードに対応する。

[0025]

第2動作モードでは、DC/DCコンバータ10は、電力変換効率性を最大にするためにエネルギー変換をすることなく、その入力電圧を直接出力、すなわち $V_1 = V_2$ 、に伝える。第2動作モードは、最大電力点(MPP)における $V_1$ がDC/ACインバータ12の最小要求DC入力電圧よりも大きい場合、すなわち

# $V_1 \ge V_{2.nominal}$

の場合に使用される。

#### [0026]

コンバータシステムは 2 つの制御機能を有する。まず、MPP制御は、DC/ACコンバータ 1 2 で第 2 動作モードにおいて実現される。あるいは、MPP制御は、DC/DC

10

20

30

40

10

20

30

40

50

コンバータ 1 0 で第 1 動作モードにおいて実現される。次に、 D C / A C コンバータ 1 2 は、 D C 入力電流  $I_2$ を調整された A C 出力電流  $I_3$ に変換する。

#### [0027]

下記には、実施形態による提案されたコンバータシステム又はアーキテクチャが説明される。

#### [0028]

図4は、実施形態によるコンバータ装置の略ブロック図を示す。コンバータシステムは 回路盤上の単一チップとして、あるいは、チップセット又はディスクリートのハードウェ ア回路として実装することができる。コンバータシステムは、非線形電源の出力にDC出 力電圧V₁で接続された第1DC/DCコンバータ(DC/DC1)20-1の出力時に DC電圧V<sub>2</sub>を測定する、専用のコントローラモジュール又はコントローラ24を有する 。 第 1 D C / D C コンバータ 2 0 - 1 は、出力電流 I , を非線形電源から引き込む。更に 、 コントローラ 2 4 は、 第 1 DC/DCコンバータ 2 0-1のDC出力電流I 2 . 1 を測 定し、第1DC/DCコンバータ20-1の結果出力電力P<sub>1</sub>=I<sub>2-1</sub>×V<sub>2</sub>を得る。 それに加えて、コントローラ24は、負荷 R \_ oad に接続された第2DC/DCコンバータ (DC/DC2)20-2の入力電流 I<sub>2,4</sub>を測定し、第2DC/DCコンバータ20 - 2 の結果出力電力 P<sub>4</sub> = I<sub>2 4</sub> × V<sub>2</sub> を得る。その上、コントローラ 2 4 は、負荷 R Load間の第2DC/DCコンバータ20-2の出力電圧V √ を測定する。それだけでなく 、コントローラ 2 4 は、電圧 V <sub>3</sub>で A C 電源に接続された双方向 A C / D C コンバータ 2 2 の D C 入力電流 I 2 3 を測定し、 A C / D C コンバータ 2 2 の 結果入力電力 P 3 = I 3 × V っを得る。第1 D C / D C コンバータ 2 0 - 1 の出力端子は、A C / D C コン バータ 2 2 及 び 第 2 DC / DC コン バ ー タ 2 0 - 2 の 入 力 端 子 と 並 行 に 接 続 さ れ る 。 コ ン トローラ24によって処理されるアナログ又はデジタル測定値を得るために、測定は適当 な測定素子又は回路を用いて実行される。

#### [0029]

測定値に基づき、コントローラ 2 4 は 3 つの制御信号 C 1 乃至 C 3 を生成し、上記入力変数と、第 1 制御信号 C  $_1$  に基づき第 1 D C / D C コンバータ 2 0 - 1 の動作を制御し、第 2 制御信号 C  $_2$  に基づき第 2 D C / D C コンバータ 2 0 - 2 の動作を制御し、第 3 制御信号 C  $_3$  に基づき双方向 A C / D C コンバータ 2 2 の動作を制御するための制御機能と、を用いてコンバータシステムを動作させる。

#### [0030]

上記の従来のコンバータシステムとは対照的に、実施形態による提案されたコンバータシステムは、調整された D C 電圧 V  $_4$  で追加的負荷 R  $_{1\,o\,a\,d}$  を供給し、 P  $_4$  > P  $_1$  の場合に A C / D C コンバータ 2 2 を整流器として動作させ、 P  $_4$  < P  $_1$  の場合に A C / D C コンバータとして動作させる。

#### [0031]

本実施形態においてこの機能性を得るためには、専用コントローラ24は、電圧  $V_1$  の非線形電源をその最大電力点で動作させ、局所負荷  $R_{load}$ に直流電流を供給するために調整された電圧  $V_4$  を制御し、低い高調波歪みで  $I_3$  の正弦波時間関数を生成する、という 3 つの制御機能を提供するように適応される。これらの制御機能は、下記に説明され表 1 にまとめられた 4 つの動作モードの関数として電力変換効率性を最大化するために、図 4 のコンバータアーキテクチャの異なる電力コンバータ 2 0 - 1、 2 0 - 2、 2 2 で実現される。

# [ 0 0 3 2 ]

整された出力電圧  $V_2$  に上げる。これは第 2 制御機能を実現する。第 2 D C / D C コンバータ 2 O - 2 は、エネルギー効率性を上げるために何らエネルギー変換をすることなく、その入力電圧を直接その出力に伝えるために、第 2 制御信号  $C_2$  によって制御される。非線形電源  $V_1$  は、第 2 D C / D C コンバータ 2 O - 2 の出力時に D C 負荷  $R_{load}$  に供給するために、電力レベル  $P_4$  よりも高い電力レベル  $P_1$  を生成する。従って、A C / D C コンバータ 2 2 は、電圧  $V_3$  で正弦波電源(A C 電源)に供給される調整された正弦波電流  $I_3 > 0$  を生成して、制御された入力電力  $P_3 = P_1 - P_4$  でインバータとして動作するために、第 3 制御信号  $C_3$  によって制御される。これが第 3 制御機能である。

#### [0033]

コントローラ24は、上記測定値に基づいて、 $P_1 > P_4$ 及び $V_1 = V_2 > V_4$ を検出した場合に、コンバータアーキテクチャを第2動作モード(OM2)に設定する。ここで、第1DC/DCコンバータ20-1は、エネルギー効率性を上げるために何らエネルギー変換をすることなく、その入力電圧 $V_1$ を直接その出力 $V_2$ に伝えるために、第1制御信号 $C_1$ によって制御される。第2DC/DCコンバータ20-2は、入力電圧 $V_1$ に付いてあるために、第2制御信号 $C_2$ に低く制御された出力電圧 $V_4$ にがウンコンバートするために、第2制御信号 $C_2$ に制御される。これが第1制御機能である。電圧 $V_1$ の非線形電源は、第2コンバータ20-2の出力時に、DC負荷 $R_{load}$ に供給するために、電力レベル $P_4$ よりも高いでででで、AC/DCコンバータは、調整された正弦波電流  $I_3 > 0$ を電圧 $V_3$ で正弦波電源(AC電源)に生成する、制御された力でもなって利の正弦波時間関数の制御は、第2制御機能である。電圧 $V_3$ で交流がリッドに供給された電力レベル $P_3 = P_1 - P_4$ は、第3制御機能である。この第3制御機能は、電圧 $V_1$ で非線形電源のMPP動作をも実現する。

#### [0034]

コントローラ24は、上記測定値に基づいて、 $P_1 < P_4$ 及び $V_1 < V_2 = V_4$ を検出した場合に、コンバータアーキテクチャを第3動作モード(OM3)に設定する。ここで、AC/DCコンバータ22は、正弦波電流  $I_3 < 0$  で制御されたDC電圧  $V_2 = V_4$ を生成する整流器として動作するために、第3制御信号  $C_3$  によって制御される。これは第1及び第2制御機能である。第2DC/DCコンバータ20-2は、エネルギー効率性を上げるために何らエネルギー変換をすることなく、その入力電圧をその出力  $V_2 = V_4$ を伝えるために、第2制御信号  $C_2$  によって制御される。第1DC/DCコンバータ20-1 は、最大出力電力  $P_1$  を生成するように非線形電源  $V_1$  に負荷をかけるために、第1制御信号  $C_1$  によって制御される。従って、入力電圧  $V_1$  の電圧は、より高いDC電圧  $V_2$  に上げられる。電力レベル  $P_1$  を最大化するためのこの制御された  $M_1$   $P_2$  動作は、第3制御機能である。

#### [0035]

コントローラ24は、上記測定値に基づいて、 $P_1 < P_4$ 及び $V_1 = V_2 > V_4$ を検出した場合に、コンバータアーキテクチャを第4動作モード(OM4)に設定する。ここれが第3制のに、AC/DCコンバータ22は、正弦波電流  $I_3 < 0$ で制御された直流電圧  $V_2 = V_1$ を生成する整流器として動作するために、第3制御信号  $C_3$ によって制御される。その  $I_3$ の正弦波時間関数が、第1制御機能である。  $I_3$ の増幅は、整流器が電圧  $V_1$ で非線をここの制御機能は、非線形電源に最大電力レベル  $P_3 = P_4 - P_1$ を加入をである。この制御機能は、非線形電源に最大電力点で動作させる第2制御機のである。の制御機能は、非線形電源に最大で動作させる第2制御信のエネルギー効率性を上げるために、第1制御信のよって制御される。これが第3制御機能である。 これが第3制御機能である。

### [0036]

50

10

20

30

上記第1乃至第4動作モードは下記にまとめることができる。 【表1】

| 制御機能                 | ОМ1                             | OM2                             | ОМЗ                             | OM4                             |  |
|----------------------|---------------------------------|---------------------------------|---------------------------------|---------------------------------|--|
|                      | P <sub>1</sub> > P <sub>4</sub> | P <sub>1</sub> > P <sub>4</sub> | P <sub>1</sub> < P <sub>4</sub> | P <sub>1</sub> < P <sub>4</sub> |  |
|                      | $V_1 < V_2 = V_4$               | $V_1 = V_2 > V_4$               | $V_1 < V_2 = V_4$               | $V_1 = V_2 > V_4$               |  |
|                      | 1 電源                            | 1 電源                            | 2 電源                            | 2 電源                            |  |
|                      | 2 電気負荷                          | 2 電気負荷                          | 1 電気負荷                          | 1 電気負荷                          |  |
| V <sub>1</sub> Ø MPP | DC/DC 1                         | AC/DC コンバータ                     | DC/DC 1                         | AC/DC コンバータ                     |  |
| V <sub>4</sub>       | DC/DC 1                         | DC/DC 2                         | AC/DC コンバータ                     | DC/DC 2                         |  |
| I <sub>3</sub> の時間関数 | AC/DC コンバータ                     | AC/DC コンバータ                     | AC/DC コンバータ                     | AC/DC コンバータ                     |  |

表1:動作モードの関数としての制御機能

#### [0037]

表1から読み取れるように、第1動作モードでは、コンバータシステムは1つの電源( すなわち、非線形 D C 電源)を使用し、 2 つの電気負荷(すなわち、 A C 電源及び負荷 R load) を供給する、当該モードにおいて、第1DC/DCコンバータ20 - 1 は、非線形 DC電源に対してMPP制御機能を供給し、及び負荷R<sub>Load</sub>で出力電圧V<sub>4</sub>に対して電圧 調整機能を供給するように制御される。AC/DCコンバータ22はインバータとして動 作するように制御され、 A C 電源に正弦波電流 I  $_3$  を供給する。更に、第 2 動作モードで は、コンバータシステムは1つの電源(すなわち、非線形DC電源)を使用し、2つの電 気負荷(すなわち、AC電源及び負荷R<sub>Load</sub>)を供給する、当該モードにおいて、AC/ DCコンバータ22は、非線形DC電源に対してMPP制御機能を供給し、インバータと して動作するように制御され、AC電源に正弦波電流Ⅰ。を供給し、第2DC/DCコン バータ20 - 2は、負荷 R <sub>Load</sub>で出力電圧 V <sub>4</sub> に対して電圧調整機能を提供するように制 御される。その上、第3動作モードでは、コンバータシステムは2つの電源(すなわち、 非線形DC電源及びAC電源)を使用し、1つの電気負荷(すなわち、負荷R<sub>load</sub>)を供 給する、当該モードにおいて、第1DC/DCコンバータ20-1は、非線形DC電源に 対してMPP制御機能を供給するように制御される。AC/DCコンバータ22は、供給 されたAC電流I3の整流器として動作し、及び負荷Rloadに出力電圧V4に対して電圧 調整機能を供給するように制御される。最後に、第4動作モードでは、コンバータシステ ムは2つの電源(すなわち、非線形DC電源及びAC電源)を使用し、1つの電気負荷( すなわち、負荷 R<sub>load</sub>)を供給する、当該モードにおいて、第2DC/DCコンバータ2 0-2は、負荷R<sub>Ioad</sub>で出力電圧V<sub>4</sub>に対して電圧調整機能を提供するように制御される 。 AC / DC コン バ ー 夕 2 2 は 、 非 線 形 DC 電 源 に 対 し て M P P 制 御 機 能 を 提 供 し 、 供 給 されたAC電流Iュの整流器として動作するように制御される。

#### [0038]

図 5 は、実施形態の上記 4 つの動作モードを、 A C / D C コンバータ 2 2 の入力電力 P 3 の - P  $_{nom}$ と + P  $_{nom}$ との間という公称範囲にある状態平面で説明する図を示し、当該図において、第 1 及び第 3 動作モードはコントローラ 2 4 によって最小電圧 V  $_{1,min}$ よりも上の範囲にあり、第 2 及び第 4 動作モードは最大電圧 V  $_{1,max}$ に達するまでの範囲にとどまる。

10

20

30

40

#### [0039]

それゆえ、実施形態による提案された電力コンバータシステムは、双方向AC/DCコンバータ22、電圧アップコンバージョン機能を備えた第1DC/DCコンバータ20・1、電圧ダウンコンバージョン機能を備えた第2DC/DCコンバータ20・2、及び測定された電気パラメータの関数として、電気負荷R<sub>load</sub>が高い優先度でDC電源から制御されたDC電圧及び電力を供給され、及び、低い優先度でAC電源又は電源から電気を供給され、並びに、2つのDC/DCコンバータ20・1、20・2の1つがコンバータシステムのエネルギー効率性を最大化するためにエネルギー変換をすることなく、その入力を直接出力に伝えることができるように、上記3つの電力コンバータ22、20・1、20・2の動作を制御するために適応されたコントローラ24を有する。DC/ACインバータ22は、より高い優先度で、DC電源から電気を、制御されたDC電圧で供給される電気負荷R<sub>load</sub>に送り、及び、より低い優先度でAC電源に送るために使用することができる。

#### [0040]

限定されない例として、DC電源は少なくとも単一又は列になった太陽電池モジュール、燃料電池、風力から電力が供給される発電機、及び水力から電力が供給される発電機でもよい。

#### [0041]

更に、限定されない例として、制御されたDC電圧は、発光ダイオード(LED)又は有機LED(OLED)、及び/又は制御された直流電圧で建物内の電気器具に供給される。

#### [0042]

制御信号の数は、上記信号C<sub>1</sub>乃至C<sub>3</sub>に限定されない。その数はコントローラ24によって制御されるコンバータの数に依存する。更に、本発明は、決して上記の測定されたパラメータに限定されない。要求された制御情報を得るために適当な他のパラメータが選択され、測定される。

#### [0043]

図、開示、及び添付の請求項の解釈から、請求項に記載された発明を実行する際に、開示された実施形態に対して他のバリエーションがあることは当業者によって理解され、実効され得る。特に、異なるふるまいにより起動される様々な制御機能を提供するために、第1乃至第3実施形態の上記ふるまい検出手順の少なくとも2つは単一の実施形態に組み合わせることができる。

#### [0044]

まとめると、本発明は、最大電力電源で、局所直流電源及びAC電源の両方から制御された直流電圧を電気負荷に供給する、電力コンバータアーキテクチャ及びその動作原理に関する。局所電源が、局所負荷に十分な電気を供給することができない場合には、AC電源から電気が付加的に供給される。局所電源が、局所負荷に供給するのに必要な量を超えて電気を供給する場合にも、電気はACグリッドに供給される。

#### [0045]

請求項で、単語「有する "comprising"」は他の要素やステップを除外するものではなく、不定冠詞"a"又は"an"は複数を除外するものではない。

#### [0046]

単一ユニット又は装置は、請求項の中で述べられた複数項目の機能を満たすことができる。特定の手段が、相互に異なる従属請求項の中で述べられているという単なる事実は、 これらの手段の組み合わせを効果的に使用することができないと説明しているわけではない。

#### [0047]

図1のコンバータアーキテクチャのコントローラ 2 4 の上記過程及び / 又は制御ステップは、コンピュータプログラムのプログラムコード手段、及び / 又は、専用ハードウェアとして実装され得る。関連するコンピュータプログラムは、光学記憶媒体又は固体媒体と

10

20

30

40

いった適当な媒体に記憶 / 分散され、他のハードウェアと共に、又は他のハードウェアの一部として供給されるが、インターネット又は他の有線又は無線電気通信システムといった他の形式で分配することもできる。

### [ 0 0 4 8 ]

コンピュータプログラムは、光学記憶媒体又は固体媒体といった適当な媒体に記憶 / 分散され、他のハードウェアと共に、又は他のハードウェアの一部として供給されるが、インターネット又は他の有線又は無線電気通信システムといった他の形式で分配することもできる。

#### [0049]

請求項中の参照記号は、請求の範囲を限定すると解釈されるべきではない。

#### [0050]

本発明は、最大電力電源で、局所直流電源及び交流(AC)電源の両方から制御された直流電圧を電気負荷に供給する、電力コンバータアーキテクチャ及びその動作原理に関する。局所電源が、局所負荷に十分な電気を供給することができない場合には、AC電源から電気が付加的に供給される。局所電源が、局所負荷に供給するのに必要な量を超えて電気を供給する場合にも、電気は交流グリッドに供給される。

20

10

# 【図1】

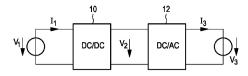
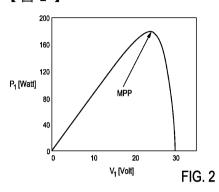


FIG. 1

# 【図2】



# 【図3】

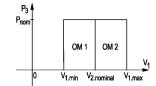
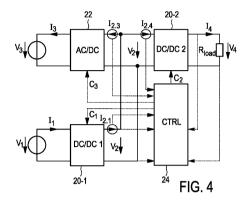


FIG. 3

# 【図4】



# 【図5】

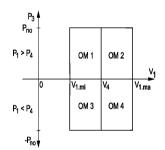


FIG. 5

# 【国際調査報告】

|  | INTERNATIONAL SEARCH F  |                              | International application No |                       |  |  |  |  |
|--|---|------------------------------|------------------------------|-----------------------|--|--|--|--|
|  |   |                              | PCT/IB201                    | 2/052002              |  |  |  |  |
|  | FICATION OF SUBJECT MATTER<br>H02J3/38 H02J3/40   | 6 H02J5                      | /00                          |                       |  |  |  |  |
| According to   | International Patent Classification (IPC) or to both national classifica  | tion and IPC                 |                              |                       |  |  |  |  |
|  | SEARCHED  |                              |                              |                       |  |  |  |  |
| H02J   | oumentation searched (classification system followed by classification  | in symbols)                  |                              |                       |  |  |  |  |
|  | ion searched other than minimum documentation to the extent that su   |                              |                              |                       |  |  |  |  |
| Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)  EPO-Internal, WPI Data   |   |                              |                              |                       |  |  |  |  |
|  | ENTS CONSIDERED TO BE RELEVANT  |                              |                              |                       |  |  |  |  |
| Category*  | Citation of document, with indication, where appropriate, of the rele   | want passages                |                              | Relevant to claim No. |  |  |  |  |
| X<br>Y   | EP 2 224 571 A1 (SHARP KK [JP])<br>1 September 2010 (2010-09-01)<br>figure 5<br>paragraph [0005]<br>paragraph [0008] - paragraph [00:<br>paragraph [0019]   | 15]                          |                              | 1,3,4,<br>6-13<br>2,5 |  |  |  |  |
| Y  | US 2005/162018 A1 (REALMUTO RICHA<br>ET AL) 28 July 2005 (2005-07-28)<br>paragraph [0046]<br>   | ARD A [US]                   |                              | 2,5                   |  |  |  |  |
| Further documents are listed in the continuation of Box C. X See patent family annex.  |   |                              |                              |                       |  |  |  |  |
| *Special categories of cited documents:  "A" document defining the general state of the art which is not considered to be of particular relevance  "E" earlier application or patent but published on or after the international filing date  "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)  "O" document referring to an oral disclosure, use, exhibition or other means  "P" document published prior to the international filing date but later than the priority date claimed  Date of the actual completion of the international search  "T" later document published after the international filing date or priority date and not in confilled in the application but ofted to understand the principle or theory underlying the international annot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention and particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention cannot be considered to involve an inventive step when the document is examined invention or other step when the document is examined invention or other or more other such documents, such combination being obvious to a person skilled in the art.  "&" document member of the same patent family.  Determine the priority date of a priority of the international search report. |   |                              |                              |                       |  |  |  |  |
| 3  | April 2013  | 23/04/2013                   |                              |                       |  |  |  |  |
| Name and n   | nailing address of the ISA/<br>European Patent Office, P.B. 5818 Patentlaan 2<br>NL - 2280 HV Rijswijk<br>Tel. (+31-70) 340-2040,<br>Fax: (+31-70) 340-3016 | Authorized officer<br>Despis | , Enguerran                  |                       |  |  |  |  |

# INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No PCT/IB2012/052002

|   |    | non on passin raining mo |                      | PC   | T/IB20        | 912/052002   |
|---|----|--------------------------|----------------------|--|---------------|--|
| Patent document<br>cited in search report |    | Publication<br>date      |                      | Patent family<br>member(s)   |               | Publication<br>date  |
| EP 2224571                                | A1 | 01-09-2010               | JP<br>JP<br>US<br>WO | 2224571 A<br>5081596 B<br>2009142013 A<br>2010253148 A<br>2009072415 A | <b>2</b><br>1 | 01-09-2010<br>28-11-2012<br>25-06-2009<br>07-10-2010<br>11-06-2009 |
| US 2005162018                             | A1 | 28-07-2005               | NONE                 |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |
|   |    |                          |                      |  |               |  |

Form PCT/ISA/210 (patent family annex) (April 2005)

#### フロントページの続き

(81)指定国 AP(BW,GH,GM,KE,LR,LS,MW,MZ,NA,RW,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,T J,TM),EP(AL,AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HR,HU,IE,IS,IT,LT,LU,LV,MC,MK,MT,NL,NO,PL,PT,R O,RS,SE,SI,SK,SM,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AO,AT,AU,AZ,BA,BB,BG,BH,BR,BW,BY,BZ,CA,CH,CL,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,H U,ID,IL,IN,IS,JP,KE,KG,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PE,PG,PH,PL,PT,QA,RO,RS,RU,RW,SC,SD,SE,SG,SK,SL,SM,ST,SV,SY,TH,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN

F ターム(参考) 5H420 BB03 BB14 CC03 CC04 CC09 DD03 DD09 EA10 EB13 EB38 EB39 FF03 FF04 FF05 FF22 FF24 FF25