



(12) 发明专利

(10) 授权公告号 CN 108735598 B

(45) 授权公告日 2023. 01. 06

(21) 申请号 201810329352.X

(22) 申请日 2018.04.13

(65) 同一申请的已公布的文献号
申请公布号 CN 108735598 A

(43) 申请公布日 2018.11.02

(30) 优先权数据
2017-080798 2017.04.14 JP

(73) 专利权人 东京毅力科创株式会社
地址 日本东京都

(72) 发明人 熊仓翔 田端雅弘

(74) 专利代理机构 北京尚诚知识产权代理有限公司 11322
专利代理师 龙淳

(51) Int.Cl.
H01L 21/311 (2006.01)

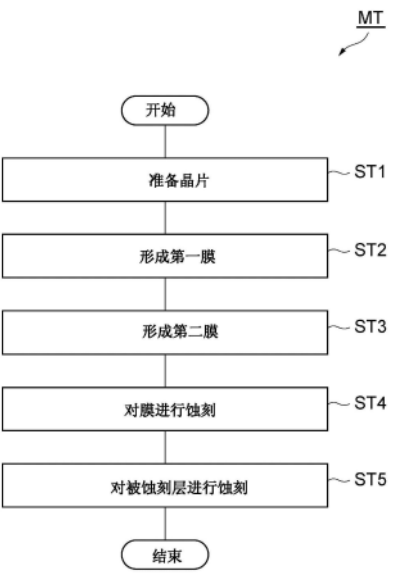
(56) 对比文件
US 2011059599 A1, 2011.03.10
JP 2011215371 A, 2011.10.27
US 2015243520 A1, 2015.08.27
CN 105762073 A, 2016.07.13
审查员 王明山

权利要求书2页 说明书15页 附图13页

(54) 发明名称
蚀刻方法

(57) 摘要

本发明提供一种能够良好地进行立体图案的形成的各向异性蚀刻的技术。在一个实施方式中,提供被处理体的蚀刻方法。被处理体包括支承基体和被处理层,被处理层设置在支承基体的主面并包括多个凸区域,多个凸区域分别延伸到主面的上方,多个凸区域各自的端面在从所述主面上看时露出。该方法包括:在多个凸区域各自的端面形成膜的第一步骤;对通过第一步骤形成的膜进行各向异性蚀刻,有选择地使一个或多个端面露出的第二步骤;和将通过第二步骤而露出的端面按每一原子层进行各向异性蚀刻的第三步骤,其中,被处理层包含硅氮化物,膜包含硅氧化物。



1. 一种被处理体的蚀刻方法,所述被处理体包括支承基体和被处理层,所述被处理层设置在所述支承基体的主面并包括多个凸区域,所述多个凸区域分别延伸到所述主面的上方,所述多个凸区域各自的端面在从所述主面上看时露出,所述多个凸区域各自的从所述端面至所述主面的距离是不同的,所述蚀刻方法的特征在于,包括:

在所述多个凸区域各自的所述端面形成膜的第一步骤;

对通过所述第一步骤形成的所述膜进行各向异性蚀刻,有选择地使一个或多个所述端面露出的第二步骤;和

对通过所述第二步骤露出的所述端面进行各向异性原子层蚀刻的第三步骤,

其中,所述被处理层包含硅氮化物,

所述膜包含硅氧化物。

2. 如权利要求1所述的方法,其特征在于:

所述膜包括第一膜和第二膜,

所述第一步骤包括:

保形地形成所述第一膜的第四步骤;和

在所述第一膜上形成第二膜的第五步骤,

在所述第五步骤中,以越离开所述主面,膜厚越增加的方式形成所述第二膜。

3. 如权利要求2所述的方法,其特征在于:

在所述第四步骤中,反复执行第一流程来保形地形成所述第一膜,其中,所述第一流程包括:

对配置所述被处理体的空间供给第一气体的第六步骤;

在执行所述第六步骤之后对配置所述被处理体的空间进行吹扫的第七步骤;

在执行所述第七步骤之后在配置所述被处理体的空间中生成第二气体的等离子体的第八步骤;和

在执行所述第八步骤之后对配置所述被处理体的空间进行吹扫的第九步骤,

所述第一气体包含含有有机基团的氨基硅烷类气体,

所述第二气体包含氧原子,

在所述第六步骤中不生成第一气体的等离子体。

4. 如权利要求3所述的方法,其特征在于:

所述第一气体包含单氨基硅烷。

5. 如权利要求3所述的方法,其特征在于:

所述第一气体中含有的氨基硅烷类气体包含具有1~3个硅原子的氨基硅烷。

6. 如权利要求3或5所述的方法,其特征在于:

所述第一气体中含有的氨基硅烷类气体包含具有1~3个氨基的氨基硅烷。

7. 如权利要求2~5中任一项所述的方法,其特征在于:

在所述第五步骤中在配置所述被处理体的空间中生成第三气体的等离子体,

所述第三气体含有硅原子且含有氯原子或者氢原子。

8. 如权利要求7所述的方法,其特征在于:

所述第三气体含有 SiCl_4 气体或者 SiH_4 气体。

9. 如权利要求2~5中任一项所述的方法,其特征在于:

在所述第五步骤中,反复地执行第二流程来形成所述第二膜,其中,所述第二流程包括:

对配置所述被处理体的空间供给第四气体的第十步骤;

在执行所述第十步骤之后对配置所述被处理体的空间进行吹扫的第十一步骤;

在执行所述第十一步骤之后在配置所述被处理体的空间中生成第五气体的等离子体的第十二步骤;和

在执行所述第十二步骤之后对配置所述被处理体的空间进行吹扫的第十三步骤,

所述第四气体包含硅原子和氯原子,

所述第五气体包含氧原子,

在所述第十步骤中不生成所述第四气体的等离子体。

10.如权利要求9所述的方法,其特征在于:

所述第四气体包含含有 SiCl_4 气体和Ar气体的混合气体。

11.如权利要求1~5中任一项所述的方法,其特征在于:

在所述第二步骤中,在配置所述被处理体的空间中生成第六气体的等离子体,并对该第六气体的等离子体施加偏置电力,

所述第六气体包含氟碳类气体。

12.如权利要求1~5中任一项所述的方法,其特征在于:

在所述第三步骤中,反复地执行第三流程,将通过所述第二步骤露出的所述端面按每一原子层除去,由此对所述端面有选择地进行各向异性蚀刻,其中,所述第三流程包括:

在配置所述被处理体的空间中生成第七气体的等离子体,在通过所述第二步骤露出的所述端面的原子层形成含有所述第七气体的等离子体中包含的离子的混合层的第十四步骤;

在执行所述第十四步骤之后对配置所述被处理体的空间进行吹扫的第十五步骤;

在执行所述第十五步骤之后在配置所述被处理体的空间中生成第八气体的等离子体,利用所述第八气体的等离子体中包含的自由基除去所述混合层的第十六步骤;和

在执行所述第十六步骤之后对配置所述被处理体的空间进行吹扫的第十七步骤,

其中,所述第七气体包含氢原子或者氧原子,

所述第八气体包含氟原子。

13.如权利要求12所述的方法,其特征在于:

在所述第十四步骤中,对所述第七气体的等离子体施加偏置电力,在通过所述第二步骤露出的所述端面的原子层形成包含所述离子的所述混合层。

14.如权利要求12所述的方法,其特征在于:

所述第八气体包含含有 NF_3 气体和 O_2 气体的混合气体。

蚀刻方法

技术领域

[0001] 本发明的实施方式涉及被处理体的蚀刻方法。

背景技术

[0002] 在半导体的制造中,伴随半导体元件的精细化要求高精细的配线图案的形成。在这样的配线图案的形成中,高选择比的蚀刻处理成为必须的。在专利文献1中,公开了涉及蚀刻方法的技术。专利文献1的蚀刻方法,作为对覆盖氧化硅膜的硅氮化膜进行蚀刻的蚀刻气体使用 CH_3F 气体和 O_2 气体的混合气体,将混合气体的 O_2 气体对 CH_3F 气体的混合比($\text{O}_2/\text{CH}_3\text{F}$)设定为4~9。在专利文献2,公开了形成具有多个膜的间隔物的蚀刻方法的技术。专利文献2的蚀刻方法进行多阶段的处理,即:对硅氮化物具有高选择性的low-k材料进行各向不同的蚀刻(各向异性蚀刻),之后对low-k材料进行具有高选择性的SiN的各向同性蚀刻。专利文献3中公开了关于使用ALD(Atomic Layer Deposition)和CVD(Chemical Vapor Deposition)的薄膜的形成的技术。。

[0003] 现有技术文献

[0004] 专利文献

[0005] 专利文献1:日本特开2003-229418号公报

[0006] 专利文献2:日本特开2015-159284号公报

[0007] 专利文献3:美国专利申请公开第2016/0163556号说明书

[0008] 专利文献4:日本特表2012-505530号公报

发明内容

[0009] 发明想要解决的技术问题

[0010] 在分别具有高度不同的多个端面(成为蚀刻对象的面)的复杂的立体图案的形成中,在有选择地仅对多个端面中的特定的端面进行蚀刻时,当使用具有比较高的堆积性的蚀刻气体时,堆积物在通过蚀刻形成的图案的槽中纵横比较高的区域中生成,当使用具有比较低的堆积性的蚀刻气体时,进行选择比较低的蚀刻,会产生对应于图案的疏密图案的槽以具有不均匀的宽度的方式形成等的各种问题,由此,立体图案的形成变得困难。因此,期望能够良好地进行立体图案的形成的各向异性蚀刻。

[0011] 用于解决技术问题的技术方案

[0012] 在一个实施方式中,提供被处理体的蚀刻方法。一种被处理体的蚀刻方法,被处理体包括支承基体和被处理层,被处理层设置在支承基体的主面并包括多个凸区域,多个凸区域分别延伸到主面的上方,多个凸区域各自的端面在从主面上看时露出。该方法包括:在多个凸区域各自的端面形成膜的第一步骤;对通过第一步骤形成的膜进行各向异性蚀刻,有选择地使一个或多个端面露出的第二步骤;和对通过第二步骤露出的端面按每一原子层进行各向异性蚀刻的第三步骤,其中,被处理层包含硅氮化物,膜包含硅氧化物。

[0013] 在上述方法中,对各个具有端面的多个凸区域,首先通过第一步骤在各端面形成

膜,通过第二步骤有选择地仅将特定的一个或多个端面上的膜除去,通过第三步骤,仅将在所述第二步骤中被除去而露出了的端面按每一原子层各向异性蚀刻。因此,能够仅对多个凸区域的各端面中的特定的一个或多个端面进行高精度的各向异性蚀刻。

[0014] 在一个实施方式中,膜包括第一膜和第二膜,第一步骤包括:保形地形成第一膜的第四步骤;和在第一膜上形成第二膜的第五步骤,在第五步骤中以越离开主面膜厚越增加的方式形成第二膜。通过第一步骤形成的膜的膜厚根据离支承基体的主面的距离而不同,因此设置有膜厚比较薄的膜的端面通过第二步骤被有选择地露出。

[0015] 在一个实施方式中,在第四步骤中,反复执行第一流程来保形地形成第一膜,其中,第一流程包括:对配置被处理体的空间供给第一气体的第六步骤;在执行第六步骤之后对配置被处理体的空间进行吹扫的第七步骤;在执行第七步骤之后在配置被处理体的空间中生成第二气体的等离子体的第八步骤;和在执行第八步骤之后对配置被处理体的空间进行吹扫的第九步骤,第一气体包含含有有机基团的氨基硅烷类气体,第二气体包含氧原子,在第六步骤中不生成第一气体的等离子体。在被处理层的多个凸区域的各端面,均能够保形地形成均匀的膜厚的氧化硅膜。

[0016] 在一个实施方式中,第一气体包含单氨基硅烷。使用包含单氨基硅烷的第一气体在第六步骤中能够进行硅的反应前体的形成。

[0017] 在一个实施方式中,第一气体中含有的氨基硅烷类气体包含具有1~3个硅原子的氨基硅烷。另外,第一气体中含有的氨基硅烷类气体包含具有1~3个氨基的氨基硅烷。第一气体中包含的氨基硅烷类气体能够使用具有1~3个硅原子的氨基硅烷。另外,第一气体中含有的氨基硅烷类气体能够使用具有1~3个氨基的氨基硅烷。

[0018] 在一个实施方式中,在第五步骤中在配置被处理体的空间中生成第三气体的等离子体,第三气体含有硅原子且含有氯原子或者氢原子。另外,第三气体含有 SiCl_4 气体或者 SiH_4 气体。利用包含硅原子且包含氯原子或者氢原子的第三气体、例如包含 SiCl_4 气体或者 SiH_4 气体的第三气体的等离子体,在第五步骤前的第四步骤中能够对保形地形成的氧化硅膜的第一膜上进一步形成氧化硅膜的第二膜。

[0019] 在一个实施方式中,在第五步骤中,反复地执行第二流程来形成第二膜,其中,第二流程包括:对配置被处理体的空间供给第四气体的第十步骤;在执行第十步骤之后对配置被处理体的空间进行吹扫的第十一步骤;在执行第十一步骤之后在配置被处理体的空间中生成第五气体的等离子体的第十二步骤;和在执行第十二步骤之后对配置被处理体的空间进行吹扫的第十三步骤,第四气体包含硅原子和氯原子,第五气体包含氧原子,在第十步骤中不生成第四气体的等离子体。第四气体能够包含含有 SiCl_4 气体和Ar气体的混合气体。通过反复执行包括第十步骤和第十二步骤的第二流程,其中,第十步骤例如使用包含含有 SiCl_4 气体和Ar气体的混合气体的第四气体,第十二步骤使用包含氧原子的第五气体的等离子体,能够对在第五步骤前的第四步骤中保形地形成的氧化硅膜的第一膜上进一步形成氧化硅膜的第二膜

[0020] 在一个实施方式中,在第二步骤中,在配置被处理体的空间中生成第六气体的等离子体,并对该第六气体的等离子体施加偏置电力,第六气体包含氟碳类气体。通过使用氟碳类气体的等离子体的各向异性蚀刻,能够将设置有比较薄的膜厚的膜的端面有选择地露出。

[0021] 在一个实施方式中,在第三步骤中,反复地执行第三流程,将通过第二步骤露出的端面按每一原子层除去,由此对端面有选择地进行各向异性蚀刻,其中,第三流程包括:在配置被处理体的空间中生成第七气体的等离子体,在通过第二步骤露出的端面的原子层形成含有第七气体的等离子体中包含的离子的混合层的第十四步骤;在执行第十四步骤之后对配置被处理体的空间进行吹扫的第十五步骤;在执行第十五步骤之后在配置被处理体的空间中生成第八气体的等离子体,利用第八气体的等离子体中包含的自由基除去混合层的第十六步骤;和在执行第十六步骤之后对配置被处理体的空间进行吹扫的第十七步骤,其中,第七气体包含氢原子或者氧原子,第八气体包含氟原子。通过第二步骤露出的端面在第十四步骤中按每一原子层被改性而形成混合层,通过第十四步骤被改性的区域(混合层)在第十六步骤中能够被除去,因此,通过反复执行包含第十四步骤和第十六步骤的第三流程,能够将通过第二步骤露出的端面有选择地蚀刻至所希望的程度。

[0022] 在一个实施方式中,在第十四步骤中,对第七气体的等离子体施加偏置电力,在通过第二步骤露出的端面的原子层形成包含离子的混合层。在第十四步骤中,通过对第七气体施加偏置电力,能够在通过第二步骤露出的端面的原子层有选择地形成混合层。

[0023] 在一个实施方式中,第八气体包含含有 NF_3 气体和 O_2 气体的混合气体。使用包含含有 NF_3 气体和 O_2 气体的混合气体的第八气体的等离子体,能够除去通过第十四步骤形成的混合层。

[0024] 发明效果

[0025] 如以上所说明,能够提供一种能够良好地进行立体图案的形成的各向异性蚀刻的技术。

附图说明

[0026] 图1是表示一个实施方式的方法的流程图。

[0027] 图2是表示等离子体处理装置的一例的图。

[0028] 图3是示意性地表示在图1所示的方法的执行之前的晶片的表面的主要部分的状态的截面图。

[0029] 图4是示意性地表示在图1所示的方法的执行中的晶片的表面的主要部分的状态的截面图。

[0030] 图5是示意性地表示在图1所示的方法的执行中的晶片的表面的主要部分的状态的截面图。

[0031] 图6是示意性地表示在图1所示的方法的执行中的晶片的表面的主要部分的状态的截面图。

[0032] 图7是示意性地表示在图1所示的方法的执行中的晶片的表面的主要部分的状态的截面图。

[0033] 图8是示意性地表示在图1所示的方法的执行中的晶片的表面的主要部分的状态的截面图。

[0034] 图9是更加详细地表示图1所示的方法的一部分的步骤的流程图。

[0035] 图10包括(a)部分和(b)部分,图10的(a)部分和图10的(b)部分都是更加详细地表示图1所示的方法的一部分的步骤的流程图。

[0036] 图11是更加详细地表示图1所示的方法的一部分的步骤的流程图。

[0037] 图12包括(a)部分,(b)部分和(c)部分,图12的(a)部分图12的(b)部分和图12的(c)部分都是示意性地表示图1所示的方法中进行的成膜的原理的图。

[0038] 图13包括(a)部分,(b)部分和(c)部分,图13的(a)部分图13的(b)部分和图13的(c)部分都是示意性地表示图1所示的方法中进行的蚀刻的原理的图。

[0039] 附图标记说明

[0040] 10…等离子体处理装置、12…处理容器、12e…排气口、12g…送入送出口、14…支承部、18a…第一板、18b…第二板、22…直流电源、23…开关、24…致冷剂流路、26a…配管、26b…配管、28…气体供给通路、30…上部电极、32…绝缘性遮挡部件、34…电极板、34a…气体排出孔、36…电极支承体、36a…气体扩散室、36b…气体流通孔、36c…气体导入口、38…气体供给管、40…气体源组、42…阀门组、44…流量控制器组、46…沉积物屏蔽件、48…排气板、50…排气装置、52…排气管、54…闸阀、62…第一高频电源、64…第二高频电源、66…匹配器、68…匹配器、70…电源、BE…支承基体、BE1…主面、Cnt…控制部、DR…面垂直方向、EL…被处理层、EL1…表面、ESC…静电卡盘、FR…聚焦环、G1…第一气体、G4…第四气体、HP…加热器电源、HT…加热器、LE…下部电极、Ly1…层、Ly2…层、MT…方法、MX…混合层、P1…等离子体、P2…等离子体、PD…载置台、PJ1…凸区域、PJ2…凸区域、S…处理空间、SF1…第1膜、SF2…第2膜、TE1…端面、TE2…端面、TH1…膜厚、TH2a…膜厚、TH2b…膜厚、TT1…高度、TT2…高度、W…晶片。

具体实施方式

[0041] 以下,参照附图对各个实施方式进行详细的说明。此外,在图中对相同的或者相对应的部分标注相同的附图标记。以下,参照图1说明使用等离子体处理装置10能够实施的成膜方法(方法MT)。图1是表示一个实施方式的方法的流程图。图1所示的实施方式的方法MT是对被处理体(以下有时称为“晶片”)的成膜方法的一个例子。

[0042] 在一个实施方式的方法MT中,能够使用单一的等离子体处理装置执行一系列的步骤。图2是表示等离子体处理装置的一个例子体的图。在图2中,概略地表示了对被处理体进行处理的方法的各个实施方式中能够利用的等离子体处理装置10的截面构造。如图2所示,等离子体处理装置10是具有平行平板的电极的等离子体蚀刻装置,包括处理容器12。处理容器12具有大致圆筒形状。处理容器12例如由铝构成,处理容器12的内壁面被实施了阳极氧化处理。处理容器12被安全接地。

[0043] 在处理容器12的底部上,设置有大致圆筒状的支承部14。支承部14例如由绝缘材料构成。构成支承部14的绝缘材料如石英那样能够含有氧。支承部14在处理容器12内从处理容器12的底部起在铅直方向上延伸。在处理容器12内设置有载置台PD。载置台PD被支承部14支承。

[0044] 在载置台PD,在载置台PD的上表面保持晶片W。载置台PD具有下部电极LE和静电卡盘ESC。下部电极LE包括第一板18a和第二板18b。第一板18a和第二板18b例如由铝(Aluminum)等的金属构成,形成为大致圆盘形状。第二板18b设置在第一板18a上,与第一板18a电连接。

[0045] 在第二板18b上设置有静电卡盘ESC。静电卡盘ESC具有将由导电膜形成的电极配

置在一对绝缘层之间或者配置在一对绝缘片之间而形成的构造。直流电源22经由开关23电连接于静电卡盘ESC的电极。静电卡盘ESC利用由来自直流电源22的直流电压产生的库伦力等的静电力吸附晶片W。由此,静电卡盘ESC能够保持晶片W。

[0046] 在第二板18b的周缘部上,以包围晶片W的边缘和静电卡盘ESC的方式配置有聚焦环FR。聚焦环FR是为了提高蚀刻的均匀性而设置的。聚焦环FR由根据蚀刻对象的膜材料适当选择的材料构成,例如能够由石英构成。

[0047] 在第二板18b的内部设置有致冷剂流路24。致冷剂流路24构成温度调节机构。从在处理容器12的外部设置的冷却机构(省略图示)经由配管26a向致冷剂流路24供给致冷剂。被供给到致冷剂流路24的致冷剂经由配管26b返回到冷却机构。像这样,对致冷剂流路24循环地供给致冷剂。通过控制该致冷剂的温度来控制由静电卡盘ESC所支承的晶片W的温度。

[0048] 在等离子体处理装置10中设置有气体供给通路28。气体供给通路28将来自导热气体供给机构的导热气体、例如He气体供给到静电卡盘ESC的上表面与晶片W的背面之间。

[0049] 在等离子体处理装置10设置有作为加热元件的加热器HT。加热器HT例如被埋入在第二板18b内。在加热器HT连接有加热器电源HP。从加热器电源HP对加热器HT供给电力,由此能够调整载置台PD的温度,从而能够调整被载置在载置台PD上的晶片W的温度。此外,加热器HT也可以被内置在静电卡盘ESC中。

[0050] 等离子体处理装置10包括上部电极30。上部电极30在载置台PD的上方与载置台PD相对配置。下部电极LE与上部电极30彼此大致平行地设置。在上部电极30与下部电极LE之间提供有助于对晶片W进行等离子体处理的处理空间S。

[0051] 上部电极30经由绝缘性遮挡部件32被支承在处理容器12的上部。绝缘性遮挡部件32由绝缘材料构成,例如如石英那样能够还有氧。上部电极30能够包括电极板34和电极支承体36。电极板34面对处理空间S,在该电极板34设置有多个气体排出孔34a。电极板34在一个实施方式中包含硅。在另一实施方式中,电极板34能够含有氧化硅。

[0052] 电极支承体36是将电极板34以电极板34能够安装拆卸的方式支承的部件,例如能够由铝这样的导电性材料构成。电极支承体36具有水冷构造。在电极支承体36的内部设置有气体扩散室36a。与气体排出孔34a连通的多个气体流通孔36b从气体扩散室36a向下方延伸。在电极支承体36形成有向气体扩散室36a导入气体的气体导入口36c,在气体导入口36c连接着气体供给管38。

[0053] 在气体供给管38经由阀门组42和流量控制器组44连接有气体源组40。气体源组40具有多个气体源。以下例示了在一个实施方式中的多个气体源,但并不限定于这一个例子。多个气体源能够包括:含有有机物的氨基硅烷基气体的气体源、氟碳类气体(C_xF_y 气体(x, y 为1~10的整数))的气体源、含有氧原子的气体(例如氧气等)的气体源、 NF_4 气体的气体源、含氢气体(例如氢气、 SiH_4 气体等)的气体源和稀有气体(例如Ar气体等)的气体源。作为氟碳类气体,能够使用 CF_4 气体、 C_4F_6 气体、 C_4F_8 气体这样的任意的氟碳类气体。作为氨基硅烷基气体能够使用氨基的数量比较少的分子构造的气体,例如能够使用单氨基硅烷(H_3-Si-R (R是含有有机物也可以被取代的氨基))。另外,上述的氨基硅烷基类气体(在后述的第一气体G1中含有的气体)能够含有可以有1~3个硅原子的氨基硅烷,另外,能够含有具有1~3个氨基的氨基硅烷。具有1~3个硅原子的氨基硅烷能够是具有1~3个氨基的甲硅烷(单氨基硅烷)、具有1~3个氨基的乙硅烷、或者是具有1~3个氨基的丙硅烷。并且,上述的氨基硅烷

能够具有可以被取代的氨基。并且,上述的氨基可以被甲基、乙基、丙基和丁基的任意者取代。并且,上述的甲基、乙基、丙基或丁基也能够被卤素取代。作为稀有气体,能够使用Ar气体、He气体这样的任意的稀有气体。

[0054] 阀门组42包括多个阀门,流量控制器组44包括质量流量控制器这样的多个流量控制器。气体源组40的多个气体源分别经由阀门组42的对应的阀门和流量控制器组44的对应的流量制御器与气体供给管38连接。因此,等离子体处理装置10能够将选自气体源组40的多个气体源中的一个以上的气体源中的气体以独立地调整了的流量供给到处理容器12中。

[0055] 在等离子体处理装置10中,沿着处理容器12的内壁以能够安装拆卸的方式设置有沉积物屏蔽件46。沉积物屏蔽件46设置在支承部14的外周。沉积物屏蔽件46是用于防止在处理容器12附着蚀刻副产物(沉积物)的部件,通过在铝材覆盖 Y_2O_3 等的陶瓷而构成。沉积物屏蔽件除了 Y_2O_3 之外,例如也能够由如石英那样含有氧的材料构成。

[0056] 在处理容器12的底部侧且在支承部14与处理容器12的侧壁之间设置有排气板48。排气板48例如通过在铝材覆盖 Y_2O_3 等的陶瓷而构成。在排气板48的下方且在处理容器12中设置有排气口12e。在排气口12e经由排气管52连接有排气装置50。排气装置50具有涡轮分子泵等的真空泵,能够将处理容器12的处理空间S减压至所希望的真空度。在处理容器12的侧壁设置有晶片W的送入送出口12g,该送入送出口12g能够通过闸阀54进行开闭。

[0057] 等离子体处理装置10还包括第一高频电源62和第二高频电源64。第一高频电源62是产生等离子体生成用的第一高频电力的电源,产生27~100[MHz]的频率,在一个例子中产生60[MHz]的高频电力。第一高频电源62经由匹配器66与上部电极30连接。匹配器66是用于使第一高频电源62的输出阻抗与负载侧(下部电极LE侧)的输入阻抗匹配的电路。此外,第一高频电源62也可以经由匹配器66与下部电极LE连接。

[0058] 第二高频电源64是产生用于对晶片W引入离子的第二高频电力即高频偏置电力的电源,产生400[kHz]~40.68[MHz]的范围内的频率,在一个例子中产生13.56[MHz]的频率的高频偏置电力。第二高频电源64经由匹配器68与下部电极LE连接。匹配器68是用于使第二高频电源64的输出阻抗与负载侧(下部电极LE侧)的输入阻抗匹配的电路。

[0059] 等离子体处理装置10还包括电源70。电源70与上部电极30连接。电源70将用于对电极板34引入存在于处理空间S中的正离子的电压施加在上部电极30。在一个例子中,电源70是产生负的直流电压的直流电源。当这样的电压从电源70被施加到上部电极30时,存在于处理空间S中的正离子与电极板34碰撞。由此,从电极板34释放出二次电子和/或者硅。

[0060] 在一个实施方式中,等离子体处理装置10还能够包括控制部Cnt。控制部Cnt是包括处理器、存储部、输入装置、显示装置等的计算机、控制等离子体处理装置10的各部。具体而言,控制部Cnt与阀门组42、流量控制器组44、排气装置50、第一高频电源62、匹配器66、第二高频电源64、匹配器68、电源70、加热器电源HP和冷却机构相连接。

[0061] 控制部Cnt按照基于所输入的方案程序进行工作,发出控制信号。根据来自控制部Cnt的控制信号,能够控制从气体源组40供给的气体的选择和流量、排气装置50的排气、来自第一高频电源62和第二高频电源64的电力供给、来自电源70的电压施加、加热器电源HP的电力供给、来自冷却机构的致冷剂流量和致冷剂温度。此外,在本说明书中公开的处理被处理体的方法MT的各处理,通过基于控制部Cnt的控制使等离子体处理装置10的各部工作,由此能够执行。

[0062] 返回到图1,继续对于方法MT进行说明。在以下的说明中,将图1和图2~图13一起参照。首先,参照图3说明在图1所示的方法MT的步骤ST1中准备的晶片W的主要结构。步骤ST1中准备的晶片W是图3所示的晶片W。图3所示的晶片W包括支承基体BE和被处理层EL。被处理层EL设置在支承基体BE的主面BE1。主面BE1与面垂直方向DR垂直地延伸。面垂直方向DR在图2所示那样晶片W载置在静电卡盘ESC上的状态下,对应于铅直方向。

[0063] 被处理层EL包括多个凸区域(例如凸区域PJ1、凸区域PJ2等)。被处理层EL的多个凸区域分别延伸到主面BE1的上方。被处理层EL的多个凸区域分别具有端面。凸区域PJ1具有端面TE1。凸区域PJ2具有端面TE2。被处理层EL的多个凸区域各自的端面从主面BE1上看时露出。凸区域PJ1的端面TE1和凸区域PJ2的端面TE2在从主面BE1上看时都露出。

[0064] 凸区域的高度是从主面BE1至该凸区域的端面的距离。凸区域PJ1的高度TT1是从主面BE1至端面TE1的距离。凸区域PJ2的高度TT2是从主面BE1至端面TE2的距离。被处理层EL的多个凸区域各自的高度按照每一凸区域可以不同。凸区域PJ1比凸区域PJ2低(凸区域PJ1的高度TT1的值比凸区域PJ2的高度TT2的值小)。

[0065] 支承基体BE的材料例如是含有Si(硅)等的材料。被处理层EL的材料例如是含有氮化硅(例如SiN)等的材料,在一个实施方式中是SiN。被处理层EL的材料可以是不同于氮化硅的其它材料。晶片W具体而言例如可以是在FinFET(Fin field effect transistor:鳍场效应晶体管)的形成中使用的基板产生物。在该情况下,晶片W的凸区域PJ1对应于FinFET的鳍区域,晶片W的凸区域PJ2对应于FinFET的栅极电极。鳍区域包括漏极电极和源极电极,与栅极电极交叉地延伸。在鳍区域的一个端部设置有漏极电极,在鳍区域的另一个端部设置有源极电极。

[0066] 被处理层EL的多个凸区域(凸区域PJ1、凸区域PJ2等)的端部(包括端面TE1、端面TE2等的端面的区域)可以是前端变细的形状(锥形形状)。在该情况下,在各凸区域中,端面(端面TE1、端面TE2等)的宽度比基端侧(靠近支承基体BE一侧)的宽度小。在被处理层EL的各凸区域具有这样的前端变细的形状的情况下,由各凸区域的端部划定的开口的宽度比较宽,所以能够充分地抑制在各凸区域的端部的堆积物的形成。

[0067] 接着步骤ST1,如图2所示,在晶片W被载置在静电卡盘ESC上的状态下,执行在被处理层EL的多个凸区域(包括凸区域PJ1和凸区域PJ2)的各个端面形成膜的步骤(第1步骤)。该步骤包括如图1所示的步骤ST2(第1步骤和第4步骤)和步骤ST3(第1步骤和第5步骤),该膜包括后述的第1膜SF1和第2膜SF2。该膜作为一个例子可以包括硅氧化物(例如SiO₂膜),或者可以包含不同于硅氧化物的其它材料(例如SiN、金属等)。

[0068] 在接着步骤ST1的步骤ST2中,如图2所示在晶片W被载置在静电卡盘ESC上的状态下,在被处理层EL的表面EL1(特别是被处理层EL的多个凸区域各自的端面)保形地形成第1膜SF1。步骤ST2的详情如图9所示。如图9所示,步骤ST2包括步骤ST2a(第6步骤)、步骤ST2b(第7步骤)、步骤ST2c(第8步骤)、步骤ST2d(第9步骤)、步骤ST2e。步骤ST2a~步骤ST2d构成流程SQ1(第1流程)。步骤ST2中,流程SQ1被执行一次以上。流程SQ1和步骤ST2e是通过与ALD(Atomic Layer Deposition)法相同的方法如图4所示那样在被处理层EL的表面EL1保形地形成氧化硅膜(例如SiO₂膜)的第1膜SF1的步骤。通过执行流程SQ1和步骤ST2e的一系列的步骤,对晶片W的表面(具体而言,被处理层EL的表面EL1)形成精度良好地被控制的保形的膜厚的第1膜SF1。以下,作为一个实施方式,详细地说明第1膜SF1包含硅氧化物(例如SiO₂)

膜)的情况下进行的步骤ST2,但第1膜SF1是含有硅氧化物的氧化硅膜以外的膜含有其他的材料的情况下,不仅仅能够使用以下所示的气体也可以使用其他种类的气体。

[0069] 在步骤ST2a中,对配置晶片W的处理容器12的处理空间S供给第一气体G1。具体而言,在步骤ST2a中,如图12的(a)部分所示,对处理容器12的处理空间S导入第一气体G1。第一气体G1包含含有有机基团的氨基硅烷基类气体。从选自气体源组40的多个气体源中的气体源对处理容器12的处理空间S供给含有有机基团的氨基硅烷基类气体的第一气体G1。第一气体G1作为含有有机基团的氨基硅烷基类气体,例如能够使用单氨基硅烷(H_3-Si-R (R为含有有机基团的氨基))。在步骤ST2a中,没有生成第一气体G1的等离子体。

[0070] 第一气体G1的分子如图12的(b)部分所示,作为反应前体(层Ly1)附着在晶片W的表面(包含被处理层EL的表面EL1)。第一气体G1的分子(单氨基硅烷)通过基于化学键合的化学吸附附着在被处理层EL的表面EL1,不使用等离子体。只要是通过化学键合能够附着在被处理层EL的表面EL1的且含有硅的材料,也能够使用单氨基硅烷以外的气体。第一气体G1中含有的氨基硅烷基类气体除了单氨基硅烷以外,也可以含有具有1~3个硅原子的氨基硅烷,另外,在第一气体G1中含有的氨基硅烷基类气体也可以含有具有1~3个氨基的氨基硅烷。

[0071] 如上所述,第一气体G1包含由于含有的氨基硅烷基类气体,因此通过步骤ST2a,因此硅的反应前体(层Ly1)沿着晶片W的表面的原子层在晶片W的表面形成。

[0072] 在接着步骤ST2a的步骤ST2b中,对处理容器12的处理空间S进行吹扫。具体而言,在步骤ST2a中被供给的第一气体G1被排气。在步骤ST2b中,作为吹扫气体可以对处理容器12中供给氮气或者稀有气体(例如Ar等)这样的不活泼气体。即,步骤ST2b的吹扫可以是使不活泼气体在处理容器12的处理空间S中流通的气体吹扫或者基于抽真空的吹扫的任一者。在步骤ST2b中,在晶片W上过剩地附着的分子也能够被除去。通过以上所述内容,反应前体的层Ly1成为极薄的单分子层。

[0073] 在接着步骤ST2b的步骤ST2c中,如图12的(b)部分所示,在处理容器12的处理空间S中生成第二气体的等离子体P1。第二气体包含含有氧原子的气体、例如可以包含氧气。从选自气体源组40的多个气体源的气体源对处理容器12的处理空间S供给包含含有氧原子的气体的第二气体。并且,从第一高频电源62供给高频电力。在该情况下,也能够施加第二高频电源64的偏置电力。另外,能够不使用第一高频电源62而仅使用第二高频电源64生成等离子体。通过使排气装置50工作将处理容器12的处理空间S的空间的压力设定为预先设定了的压力。如此一来,第二气体的等离子体P1在处理容器12的处理空间S中生成。如图12的(b)部分所示,当生成第二气体的等离子体P1时,能够生成氧的活性种、例如氧自由基,如图12的(c)部分所示,氧化硅膜即层Ly2(对应于第1膜SF1)作为单分子层形成。

[0074] 如上所述,由于第二气体含有氧原子,所以在步骤ST2c中,该氧原子与反应前体(层Ly1)键合,由此能够保形地形成氧化硅膜的层Ly2。因此,在流程SQ1中,与ALD法同样地,通过执行一次(单位循环)流程SQ1,能够在晶片W的表面上保形地形成氧化硅膜的层Ly2。

[0075] 接着步骤ST2c的步骤ST2d中,对处理容器12的处理空间S进行吹扫。具体而言,在步骤ST2c中所供给的第二气体被排气。在步骤ST2d中,作为吹扫气体能够对处理容器12中供给氮气或者稀有气体(例如Ar等)这样的不活泼气体。即,步骤ST2d的吹扫可以是使不活泼气体在处理容器12的处理空间S中流通的气体吹扫或者基于抽真空的吹扫的任一者。

[0076] 接着流程SQ1的步骤ST2e中,判断流程SQ1的执行是否结束。具体而言,在步骤ST2e中,判断流程SQ1的执行次数是否已达到了预先所设定的次数。通过流程SQ1的执行次数的决定,能够决定图4所示的被处理层EL的表面EL1上形成的第1膜SF1的膜厚。即,通过一次(单位循环)的流程SQ1的执行形成的氧化硅膜的膜厚与流程SQ1的执行次数之积,能够实质上决定最终形成在被处理层EL的表面EL1上的第1膜SF1的膜厚。因此,能够根据想要在被处理层EL的表面EL1上形成的第1膜SF1的膜厚,设定流程SQ1的执行次数。像这样,通过反复执行流程SQ1,能够在被处理层EL的表面EL1保形地形成氧化硅膜的第1膜SF1。

[0077] 在步骤ST2e中,当判断为流程SQ1的执行次数没有达到预先设定的次数时(步骤ST2e:否),再次反复进行流程SQ1的执行。另一方面,步骤ST2e中,当判断为流程SQ1的执行次数已经达到预先所设定的次数时(步骤ST2e:是),结束流程SQ1的执行。由此,如图4所示,能够在被处理层EL的表面EL1形成氧化硅膜即第1膜SF1。即,通过将流程SQ1反复执行预先设定的次数,能够在被处理层EL的表面EL1保形地形成具有预先设定的膜厚的第1膜SF1。第1膜SF1的膜厚通过反复执行流程SQ1能够被高精度地控制。如上所述,流程SQ1和步骤ST2e的一系列的步骤通过与ALD法同样的方法,能够在被处理层EL的表面EL1上保形地形成第1膜SF1。

[0078] 接着步骤ST2的步骤ST3中,如图2所示,在晶片W载置在静电卡盘ESC上的状态下,在通过步骤ST2形成的第1膜SF1上形成与第1膜SF1相同材料的第2膜SF2。步骤ST3以与支承基体BE的主面BE1越离开而膜厚越增加的方式形成第2膜SF2。更具体而言,通过步骤ST3,第2膜SF2如图5所示,形成在第1膜SF1中在被处理层EL的多个凸区域的各端面(凸区域PJ1的端面TE1、凸区域PJ2的端面TE2等)。步骤ST3的成膜处理,通过图10的(a)部分所示的步骤ST31(第5步骤)执行,或者通过图10的(b)部分所示的步骤ST32(第5步骤)执行。图10的(a)部分所示的步骤ST31是步骤ST3的一个例子,图10的(b)部分所示的步骤ST32是步骤ST3的另一个例子。

[0079] 第2膜SF2的材料与第1膜SF1相同。如图5所示,第2膜SF2中形成在凸区域PJ1的端面TE1上的部分的膜厚TH1,比第2膜SF2中形成在凸区域PJ2的端面TE2上的部分的膜厚TH2a薄。凸区域PJ1的端面TE1与支承基体BE的主面BE1之间的距离(凸区域PJ1的高度TT1),比凸区域PJ2的端面TE2与支承基体BE的主面BE1之间的距离(凸区域PJ2的高度TT2)短。像这样,通过步骤ST3进行的成膜,能够根据支承基体BE自主面BE1起的距离(凸区域的高度),调节成膜的膜的膜厚。在设置在支承基体BE的主面BE1的被处理层EL的多个凸区域(包括凸区域PJ1、凸区域PJ2)中,自支承基体BE的主面BE1起的高度越高,形成在各凸区域的端面(凸区域PJ1的端面TE1、凸区域PJ2的端面TE2等)上的第2膜SF2的膜厚越厚。

[0080] 对于步骤ST3的成膜处理通过图10的(a)部分所示的步骤ST31来执行的情况进行说明。作为一个实施方式,说明第1膜SF1、第2膜SF2包含硅氧化物(例如 SiO_2 膜)的情况下进行的步骤ST31的详细情况,但是第1膜SF1、第2膜SF2是含有硅氧化物的氧化硅膜以外的膜含有其他材料的情况下,不仅能使用以下所示的种别的气体也能够使用其它种别的气体。步骤ST31包括步骤ST31a、步骤ST31b。在步骤ST31a中,从选自气体源组40的多个气体源中的气体源对处理容器12的处理空间S供给第三气体。第三气体含有硅原子并且含有氯原子或者氢原子。第三气体包含 SiCl_4 气体或者 SiH_4 气体。第三气体例如是 SiCl_4 气体、Ar气体、含有氧气的混合气体。在第三气体中,能够将 SiCl_4 气体替换为 SiH_4 气体使用。并且,从第一高

频电源62供给高频电力,从第二高频电源64供给高频偏置电力,通过使排气装置50工作来将处理容器12的处理空间S的压力设定为预先设定的压力。这样一来,在配置晶片W的处理容器12的处理空间S中生成第三气体的等离子体。

[0081] 对于通过图10的(b)部分所示的步骤ST32执行步骤ST3的成膜处理的情况进行说明。如图10的(b)部分所示,步骤ST32包括步骤ST32a(第10步骤)、步骤ST32b(第11步骤)、步骤ST32c(第12步骤)、步骤ST32d(第13步骤)、步骤ST32e。步骤ST32a~步骤ST32d构成流程SQ2(第2流程)。在步骤ST32中,流程SQ2被执行一次以上。流程SQ2和步骤ST32e通过与步骤ST2相似的方法对第1膜SF1形成第2膜SF2的步骤。通过执行流程SQ2和步骤ST32e的一系列步骤,对第1膜SF1(更具体而言是被处理层EL的多个凸区域的各端面(凸区域PJ1的端面TE1、凸区域PJ2的端面TE2等)形成与第1膜SF1相同材料的第2膜SF2。以下,作为一个实施方式,说明在第1膜SF1、第2膜SF2含有硅氧化物(例如 SiO_2 膜)的情况下进行的步骤ST32的详细情况,在第1膜SF1、第2膜SF2是含有硅氧化物的氧化硅膜以外的膜含有其它材料的情况下,不仅能够使用以下所示的种别的气体也能够使用其它种别的气体。

[0082] 在步骤ST32a中,对处理容器12的处理空间S供给第四气体G4。具体而言,在步骤ST32a中,如图12的(a)部分所示,对处理容器12的处理空间S导入第四气体G4。在步骤ST32a中,从选自气体源组40的多个气体源的气体源对处理容器12的处理空间S供给第四气体G4。第四气体G4含有硅原子和氯原子。第四气体G4例如可以是含有 SiCl_4 气体和Ar气体的混合气体。在步骤ST32a中,没有生成第四气体G4的等离子体。第四气体G4的分子如图12的(b)部分所示,附着在作为反应前体(层Ly1)的晶片W的表面(包含被处理层EL的表面EL1)。

[0083] 在接着步骤ST32a的步骤ST32b中,对处理容器12的处理空间S进行吹扫。具体而言,在步骤ST32a中所供给的第四气体G4被排气。在步骤ST32b中,作为吹扫气体可以将氮气或者稀有气体(例如Ar等)这样的不活泼气体供给到处理容器12中。即,步骤ST32b的吹扫可以是使不活泼气体在处理容器12的处理空间S中流通的气体吹扫或者基于抽真空进行的吹扫的任一者。在步骤ST32b中,能够除去在晶片W上过剩地附着的分子。

[0084] 在接着步骤ST32b的步骤ST32c中,如图12的(b)部分所示,在处理容器12的处理空间S中生成第五气体的等离子体P2。从选自气体源组40的多个气体源中的气体源对处理容器12的处理空间S供给第五气体。第五气体包含氧原子。第五气体例如可以是含有氧气和Ar气体的混合气体。并且,从第一高频电源62供给高频电力。在该情况下,也能够施加第二高频电源64的偏置电力。另外,也能够不使用第一高频电源62而仅使用第二高频电源64来生成等离子体。通过使排气装置50工作,能够将处理容器12的处理空间S的压力设定为预先所设定的压力。如此一来,在处理容器12的处理空间S中生成第五气体的等离子体P2。图12的(b)部分所示,当生成第五气体的等离子体P2时,能够生成氧的活性种、例如氧自由基,如图12的(c)部分所示,形成作为氧化硅膜的层Ly2(对应于第2膜SF2)。因此,在流程SQ2中,如步骤ST2那样,通过一次(单位循环)流程SQ2的执行,能够在第1膜SF1上形成氧化硅膜的层Ly2。

[0085] 在接着步骤ST32c的步骤ST32d中,吹扫处理容器12的处理空间S。具体而言,在步骤ST32c中所供给的第五气体被排气。在步骤ST32d中,作为吹扫气体能够将氮气或者稀有气体(例如Ar等)这样的不活泼气体供给到处理容器12中。即,步骤ST32d的吹扫可以是使不活泼气体在处理容器12的处理空间S中流通的气体吹扫或者基于抽真空进行的吹扫的任一

者。

[0086] 在接着流程SQ2的步骤ST32e中,判断流程SQ2的执行是否结束。具体而言,在步骤ST32e中,判断流程SQ2的执行次数是否已经达到了预先所设定的次数。通过流程SQ2的执行次数的决定,能够大概决定第2膜SF2的膜厚。即,通过一次(单位循环)流程SQ2的执行形成的氧化硅膜的膜厚与流程SQ2的执行次数的乘积,能够最终实质上决定第2膜SF2的膜厚。因此能够根据所希望的第2膜SF2的膜厚来的设定流程SQ2的执行次数。

[0087] 在步骤ST32e中,当判断为流程SQ2的执行次数没有达到预先所设定的次数时(步骤ST32e:否),再次反复进行流程SQ2的执行。另一方面,在步骤ST32e中,当判断为流程SQ2的执行次数已经达到预先所设定的次数时(步骤ST32e:是),流程SQ2的执行结束。由此,通过将流程SQ2反复进行预先所设定的次数,能够在第1膜SF1(尤其是第1膜SF1中的被处理层EL的多个凸区域的各端面(凸区域PJ1的端面TE1、凸区域PJ2的端面TE2等))形成具有所希望的膜厚的第2膜SF2。

[0088] 在接着步骤ST3的步骤ST4(第2步骤)中,如图2所示,在晶片W被载置在静电卡盘ESC上的状态下,对通过步骤ST2和步骤ST3形成的膜(第1膜SF1和第2膜SF2)各向异性地进行蚀刻,由此来进行局部地(更具体而言,第1膜SF1和第2膜SF2中的、位于被处理层EL的多个凸区域的一个或多个端面(例如图5所示的凸区域PJ1的端面TE1)上的部分)除去。即,步骤ST4将通过步骤ST2和步骤ST3形成的膜(第1膜SF1和第2膜SF2)各向异性地蚀刻,而有选择地使一个或者多个端面(例如图6所示的凸区域PJ1的端面TE1)露出。

[0089] 通过步骤ST2和步骤ST3形成的膜,自支承基体BE的主面BE1起的高度越高而膜厚越厚,因此自支承基体BE的主面BE1起的高度越低,通过步骤ST4的各向异性蚀刻被除去的部分越多。因此,步骤ST4的各向异性蚀刻通过调整步骤ST4的处理条件,例如如图6所示,能够仅将被处理层EL的多个凸区域中自支承基体BE的主面BE1起的高度最低的凸区域的端面(例如,凸区域PJ1的端面TE1)上形成的膜(第1膜SF1和第2膜SF2)除去。另外,步骤ST4的各向异性蚀刻,通过进一步调整步骤ST4的处理条件,能够仅将从被处理层EL的多个凸区域中自支承基体BE的主面BE1起的高度最低的一者(第1个)依次至第n个(n为2以上的整数,以下相同)的多个凸区域的各端面(例如,位于从凸区域PJ1的端面TE1至凸区域PJ2的端面TE2之间的多个端面各自)上形成的膜(第1膜SF1和第2膜SF2)除去。如此一来,通过步骤ST4的各向异性蚀刻,能够有选择地仅使被处理层EL的多个凸区域的各端面中、自支承基体BE的主面BE1起的高度最低的凸区域的端面上形成的膜(第1膜SF1和第2膜SF2)露出、或者、仅使从自支承基体BE的主面BE1起的高度最低的一者(第1个)依次至第n个的多个凸区域的各端面上形成的膜(第1膜SF1和第2膜SF2)露出。

[0090] 对步骤ST4的处理进行说明。以下,作为一个实施方式,说明第1膜SF1、第2膜SF2含有硅氧化物(例如 SiO_2 膜)的情况下进行的步骤ST4的详细内容,但第1膜SF1、第2膜SF2是含有硅氧化物的氧化硅膜以外的膜含有其它的材料的情况下,不仅能够使用以下所示的种类的气体也可以使用其它种类的气体。从选自气体源组40的多个气体源中的气体源对处理容器12的处理空间S供给第六气体。第六气体能够含有氟碳类气体(C_xF_y 是 CF_4 、 C_4F_8 、 CHF_3)。并且,从第一高频电源62供给高频电力,从第二高频电源64供给高频偏置电力,通过使排气装置50工作能够将处理容器12的处理空间S的压力设定为预先所设定的压力。如此一来,能够生成第六气体的等离子体。所生成的等离子体中的含氟的活性种通过基于高频偏置电力产

生的向铅直方向(面垂直方向DR)的引入,将通过步骤ST2和步骤ST3形成的膜(第1膜SF1和第2膜SF2)中位于被处理层EL的多个凸区域的各端面上的部分各向异性地(优先地)蚀刻。步骤ST4的各向异性蚀刻的结果是,能够有选择地仅使被处理层EL的多个凸区域中自支承基体BE的主面BE1起的高度最低的端面(例如,图6所示的凸区域PJ1的端面TE1)露出、或者、仅使从被处理层EL的多个凸区域中自支承基体BE的主面BE1起的高度最低的一者(第1个)依次至第n个的多个凸区域的各端面(例如,位于从凸区域PJ1的端面TE1至凸区域PJ2的端面TE2之间的多个端面)露出。在步骤ST4的执行前的形成在凸区域PJ1的端面TE2上的第2膜SF2的膜厚TH2a,通过步骤ST4的蚀刻在步骤ST4的执行之后,相比于膜厚TH2a变成较薄的膜厚TH2b。

[0091] 在接着步骤ST4的步骤ST5(第13步骤)中,如图2所示,在晶片W被载置在静电卡盘ESC上的状态下,对被处理层EL进行各向异性蚀刻。步骤ST5通过与ALE(Atomic Layer Etching)法相同的方法,对被处理层EL的表面EL1中的、利用步骤ST4的各向异性蚀刻被有选择地露出了的端面(例如图7所示的端面TE1,以下有时称为露出端面)按每一原子层在面垂直方向DR上进行各向异性蚀刻。步骤ST5的详细情况如图11所示。如图11所示,步骤ST5包括步骤ST5a(第14步骤)、步骤ST5b(第15步骤)、步骤ST5c(第16步骤)、步骤ST5d(第17步骤)、步骤ST5e。步骤ST5a~步骤ST5d构成流程SQ3。在步骤ST5中,流程SQ3被执行一次(单位循环)以上。通过反复执行流程SQ3、对利用步骤ST4而露出了的露出端面按每一原子层除去,由此对该露出端面有选择地进行各向异性蚀刻。以下,作为一个实施方式,说明第1膜SF1、第2膜SF2含有硅氧化物(例如SiO₂膜)的情况下进行的步骤ST5的详细情况,但第1膜SF1、第2膜SF2是含有硅氧化物的氧化硅膜以外的膜含有其它材料的情况下,不仅可以使以下所示的种类的气体也可以使用其它种类的气体。

[0092] 步骤ST5a在配置晶片W的处理空间S中生成第七气体的等离子体,如图7所示,在被处理层EL的露出端面的原子层形成含有在第七气体的等离子体中所含的离子的混合层MX。例如,在步骤ST5a中,对第七气体的等离子体从第二高频电源64在面垂直方向DR上施加高频偏置电力,对被处理层EL的露出端面的原子层能够形成含有在第七气体的等离子体所含的离子的混合层MX。

[0093] 在步骤ST5a中,对处理容器12的处理空间S供给第七气体,生成第七气体的等离子体。第七气体含有氢原子和氧原子,具体而言,能够含有H₂气体和O₂气体的混合气体。具体而言,从选自气体源组40的多个气体源的气体源对处理容器12的处理空间S供给第七气体。并且,从第一高频电源62供给高频电力,从第二高频电源64供给高频偏置电力,通过使排气装置50工作能够将处理容器12的处理空间S的压力设定为预先所设定的压力。在处理容器12的处理空间S中生成第七气体的等离子体,第七气体的等离子体中包含的离子(氢原子的离子)由于从第二高频电源64被供给的高频偏置电力而向铅直方向(面垂直方向DR)被引入,从而与被处理层EL的露出端面接触,该露出端面被各向异性地改性。像这样,从第二高频电源64对第七气体的等离子体施加偏置电力,在利用步骤ST4而露出了的露出端面的原子层形成含有第7等离子体中包含的离子的混合层MX。在步骤ST5a中,在被处理层EL的表面EL1(具体而言,被处理层EL的多个凸区域的各端面)中被各向异性地改性的部位成为混合层MX。

[0094] 图13包括(a)部分、(b)部分和(c)部分,是表示图11所示的方法(流程SQ3)中的蚀

刻的原理的图。在图13中,空白心的圆(白色圆)表示构成被处理层EL的原子(例如构成SiN的原子)、黑实心的圆(黑色圆)表示第七气体的等离子体含有的离子(氢原子的离子),由圆包围的“×”表示后述的第八气体的等离子体含有的自由基。如图13的(a)部分所示,通过步骤ST5a,第七气体的等离子体中含有的氢原子的离子(黑实心的圆(黑色圆))从面垂直方向DR各向异性地被供给到被处理层EL的露出端面的原子层。像这样,通过步骤ST5a,如图7所示,在被处理层EL的露出端面的原子层形成包含构成被处理层EL的原子和第七气体的氢原子的混合层MX。

[0095] 接着步骤ST5a的步骤ST5b中,对处理容器12的处理空间S进行吹扫。具体而言,在步骤ST5a中所供给的第七气体被排气。在步骤ST5b中,作为吹扫气体可以将稀有气体(例如Ar气体等)这样的不活泼气体供给到处理容器12中。即,步骤ST5b的吹扫可以是使不活泼气体在处理容器12的处理空间S中流通的气体吹扫或者基于抽真空的吹扫的任一者。

[0096] 在接着步骤ST5b的步骤ST5c中,在处理容器12的处理空间S中生成第八气体的等离子体,利用该等离子体中含有的自由基(使用了该自由基的化学蚀刻)除去混合层MX。在步骤ST5c中生成的第八气体的等离子体包含除去混合层MX的自由基。图13的(b)部分所示的由圆包围的“×”表示第八气体的等离子体中含有的自由基。第八气体含有氟原子。第八气体例如能够包含含有 NF_3 气体和 O_2 气体的混合气体。此外,第八气体也可以包含含有 NF_3 气体和 H_2 气体的混合气体。具体而言,从选自气体源组40的多个气体源中的气体源对处理容器12的处理空间S供给第八气体。并且,从第一高频电源62供给高频电力,从第二高频电源64供给高频偏置电力,通过使排气装置50工作将处理容器12的处理空间S的压力设定为预先所设定的压力。这样一来,在处理容器12的处理空间S中生成第八气体的等离子体。在步骤ST5c中所生成的第八气体的等离子体中的自由基与混合层MX接触。如图13的(b)部分所示,通过步骤ST5c,对混合层MX供给第八气体的原子的自由基,由此,混合层MX被化学蚀刻而能够从被处理层EL被除去。

[0097] 如上所述,如图8和图13的(c)部分所示,在步骤ST5c中,通过步骤ST5a形成的混合层MX能够被第八气体的等离子体中包含的自由基从被处理层EL的露出端面除去。

[0098] 在接着步骤ST5c的步骤ST5d中,对处理容器12的处理空间S进行吹扫。具体而言,在步骤ST5c中所供给的第八气体被排气。在步骤ST5d中,作为吹扫气体能够将稀有气体(例如Ar气体等)这样的不活泼气体供给到处理容器12中。即,步骤ST5d的吹扫可以是使不活泼气体在处理容器12的处理空间S中流通的气体吹扫或者基于抽真空进行的吹扫的任一者。

[0099] 在接着流程SQ3的步骤ST5e中,判断是否结束了流程SQ3的执行。具体而言,在步骤ST5e中,判断流程SQ3的执行次数是否达到了预先设定的次数。通过流程SQ3的执行次数的决定,能够决定对被处理层EL的露出端面的蚀刻量(通过蚀刻被处理层EL的该露出端面形成的槽的深度)。流程SQ3能够被反复执行来蚀刻被处理层EL的露出端面,直至对被处理层EL的露出端面的蚀刻量达到预先设定的值。随着流程SQ3的执行次数的增加,对被处理层EL的露出端面的蚀刻量也增加(大致线性地增加)。因此,按照由一次(单位循环)流程SQ3的执行而被蚀刻的厚度(由一次步骤ST5a形成的混合层MX的厚度)与流程SQ3的执行次数的乘积成为预先设定的值的方式,来决定流程SQ3的执行次数。

[0100] 在步骤ST5e中,判断流程SQ3的执行次数没有达到预先设定的次数的情况下(步骤ST5e:否),再次反复进行流程SQ3的执行。另一方面,在步骤ST5e中当判断为流程SQ3的执行

次数已经达到了预先设定的次数的情况下(步骤ST5e:是),流程SQ3的执行结束。

[0101] 通过流程SQ3和步骤ST5e的一系列步骤,仅对被处理层EL中在步骤ST4所露出了的露出端面利用与ALE法相同的方法,能够按每一原子层精密地进行有选择的各向异性蚀刻。

[0102] 在一个实施方式中,作为在步骤ST4之后执行的蚀刻处理,能够执行步骤ST5,但也能够使用其它各种各样的蚀刻处理。例如,能够在步骤ST4之后进行使用与在步骤ST5中使用的气体种类不同的气体种类进行与步骤ST5同样的处理工艺的蚀刻处理、使用CW(连续放电)的蚀刻处理、基于各向同性蚀刻的蚀刻处理等。

[0103] 根据以上所说明的一个实施方式的方法MT,对各个具有端面的被处理层EL的多个凸区域(凸区域PJ1、凸区域PJ2等),首先通过步骤ST2和步骤ST3在各端面(端面TE1、端面TE2等)形成膜(第1膜SF1和第2膜SF2),通过步骤ST4有选择地仅将特定的一个或多个端面(例如凸区域PJ1的端面TE1)上的膜除去,通过步骤ST5,仅将通过步骤ST4被除去而露出了的端面按每一原子层各向异性地除去。因此,能够实现多个凸区域的各端面中仅特定的一个或多个端面被高精度的各向异性蚀刻。

[0104] 依据步骤ST2和步骤ST3,通过步骤ST2和步骤ST3形成的膜的膜厚根据距离支承基体BE的主面BE1的距离而不同,因此设置有膜厚比较薄的膜的端面通过步骤ST4被有选择地露出。

[0105] 依据步骤ST2,在一个实施方式中,在被处理层EL的多个凸区域的各端面,均能够保形地形成均匀的膜厚的氧化硅膜的第一膜SF1。

[0106] 依据步骤ST2a,在一个实施方式中,能够使用含有单氨基硅烷的第一气体实现硅的反应前体的形成。

[0107] 依据步骤ST2a,在一个实施方式中,能够实现在第一气体中包含的氨基硅烷类气体中,能够使用具有1~3个硅原子的氨基硅烷,在一个实施方式中,能够实现在第一气体中含有的氨基硅烷类气体中,能够使用具有1~3个氨基的氨基硅烷。

[0108] 根据步骤ST31(步骤ST3),在一个实施方式中,能够实现通过包含硅原子、且包含氯原子或者氢原子的第三气体,例如通过包含 SiCl_4 气体或 SiH_4 气体的第三气体的等离子体,在步骤ST3前的步骤ST2中,对保形地形成的氧化硅膜的第1膜SF1上进一步成膜氧化硅膜的第2膜SF2。

[0109] 依据步骤ST32(步骤ST3),在一个实施方式中,能够实现通过反复执行流程SQ2,该流程SQ2包括:使用包含硅原子和氯原子的第四气体、例如包含 SiCl_4 气体和Ar气体的混合气体的第四气体的步骤ST32a;和使用包含氧原子的第五气体的等离子体的步骤ST32c,在步骤ST3前的步骤ST2中保形地形成的氧化硅膜的第1膜SF1上,能够进一步成膜氧化硅膜的第2膜SF2。

[0110] 依据步骤ST4,在一个实施方式中,通过使用氟碳类气体的等离子体的各向异性蚀刻,能够使设置有膜厚比较薄的膜的端面有选择地露出。

[0111] 依据步骤ST5,由于通过步骤ST4露出了的端面在步骤ST5a中按每一原子层被改性而形成混合层,通过步骤ST5a被改性了的区域(对应混合层MX的区域)在步骤ST5c中能够被除去,因此通过反复地执行步骤ST5a和包含步骤ST5c的流程SQ3,利用步骤ST4被露出了的端面能够有选择地被蚀刻至所希望的程度。

[0112] 依据步骤ST5a,通过对第七气体施加偏置电力,能够在通过步骤ST4露出了的端面的

原子层有选择地形成混合层MX₂。

[0113] 依据步骤ST5c,在一个实施方式中,使用包含含有NF₃气体和O₂气体的混合气体的第八气体的等离子体,能够除去通过步骤ST5a形成的混合层。

[0114] 以上,在优选的实施方式中对本发明的原理进行了图示并加以说明,但本领域技术人员应对明白本发明只要不脱离这样的原理对于其配置和详细构成能够进行变更。本发明并不限于本实施方式所公开的特定的构成。因此,本发明对于根据申请保护的范围及其精神的范围能够做出的全部的修正和变更请求权利。

[0115] 例如,第一~第八气体的各自的气体种类并不限于上述的一个实施方式的气体种类,能够起到上述的一个实施方式的效果的其它气体种类也能够适用。另外,关于被处理层EL的材料,也能够使用能够起到上述的一个实施方式的效果的其它材料。

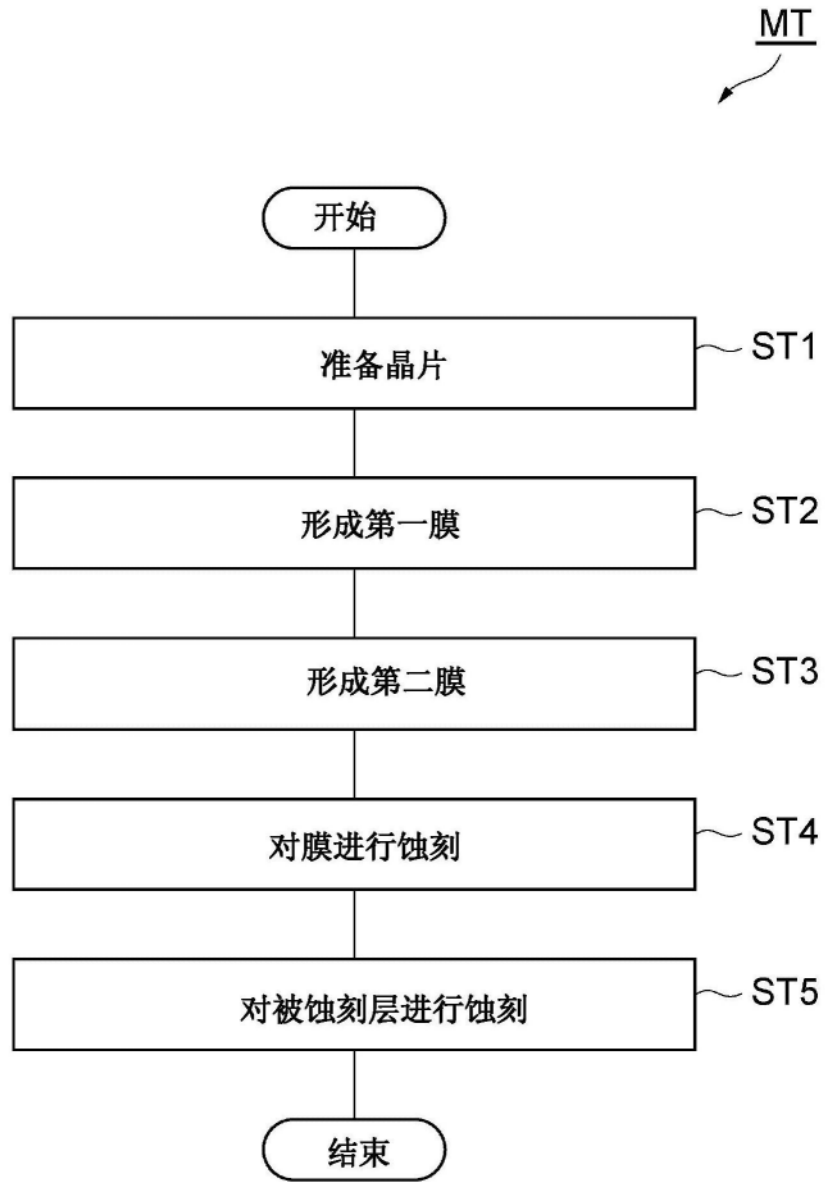


图1

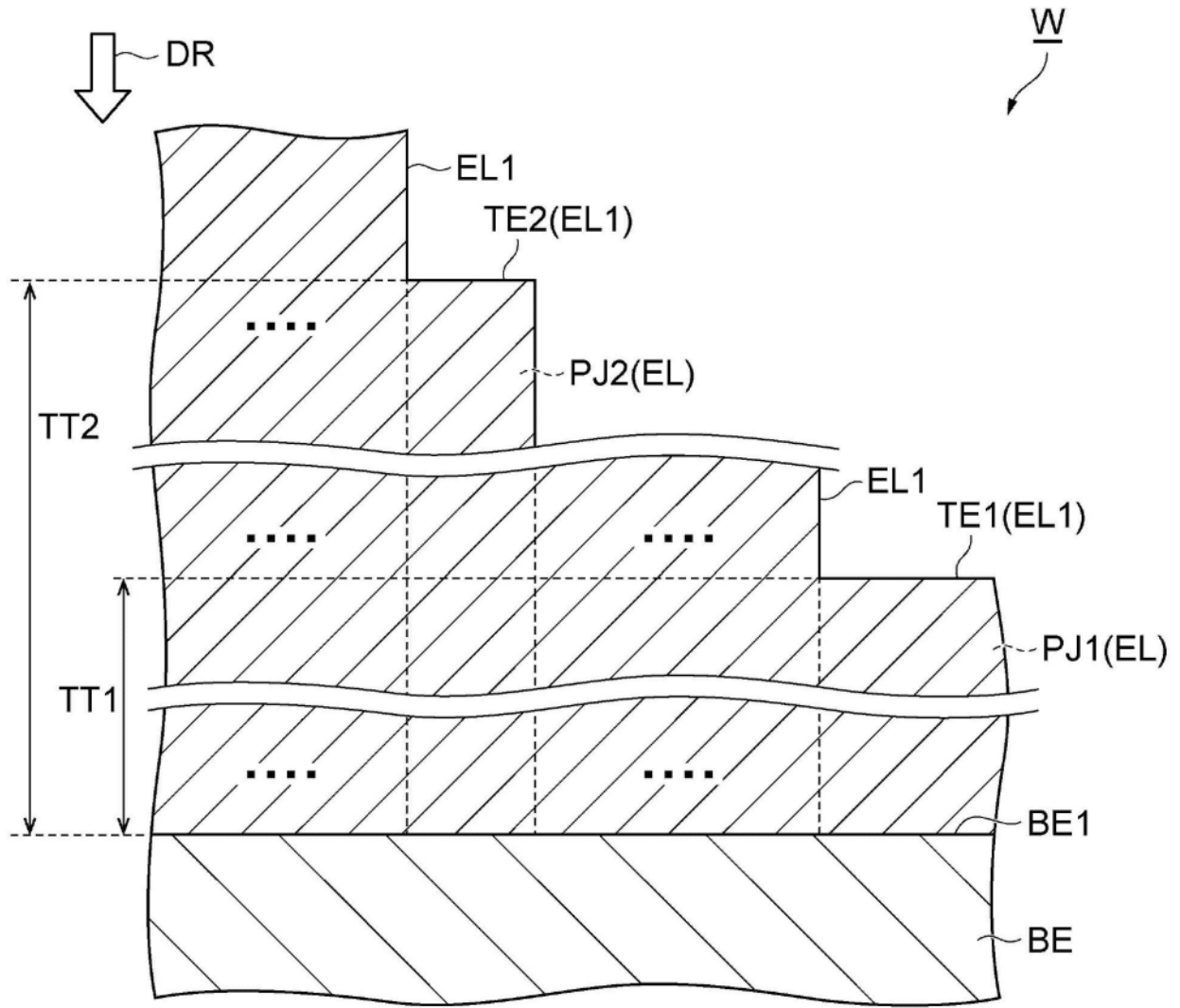


图3

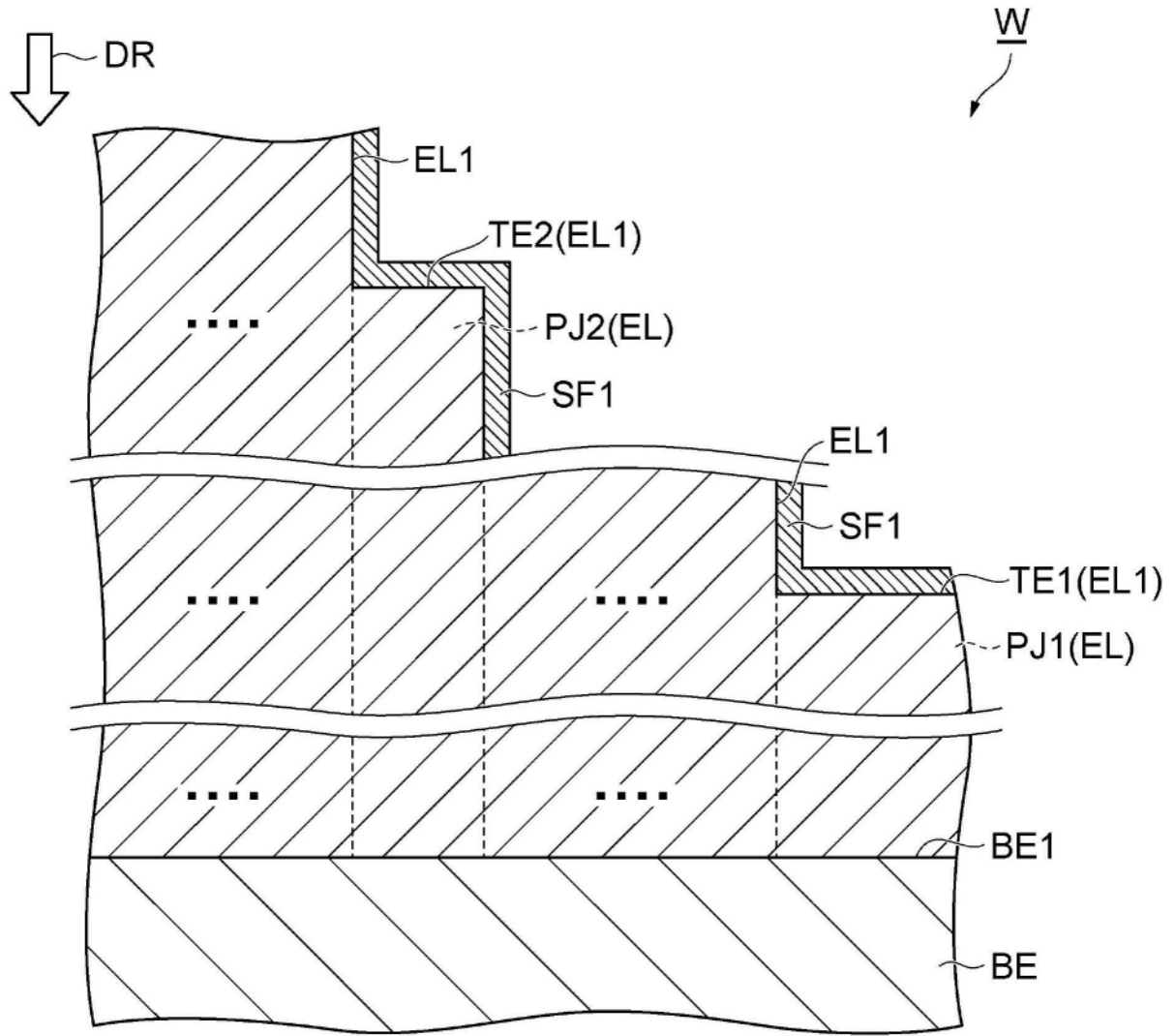


图4

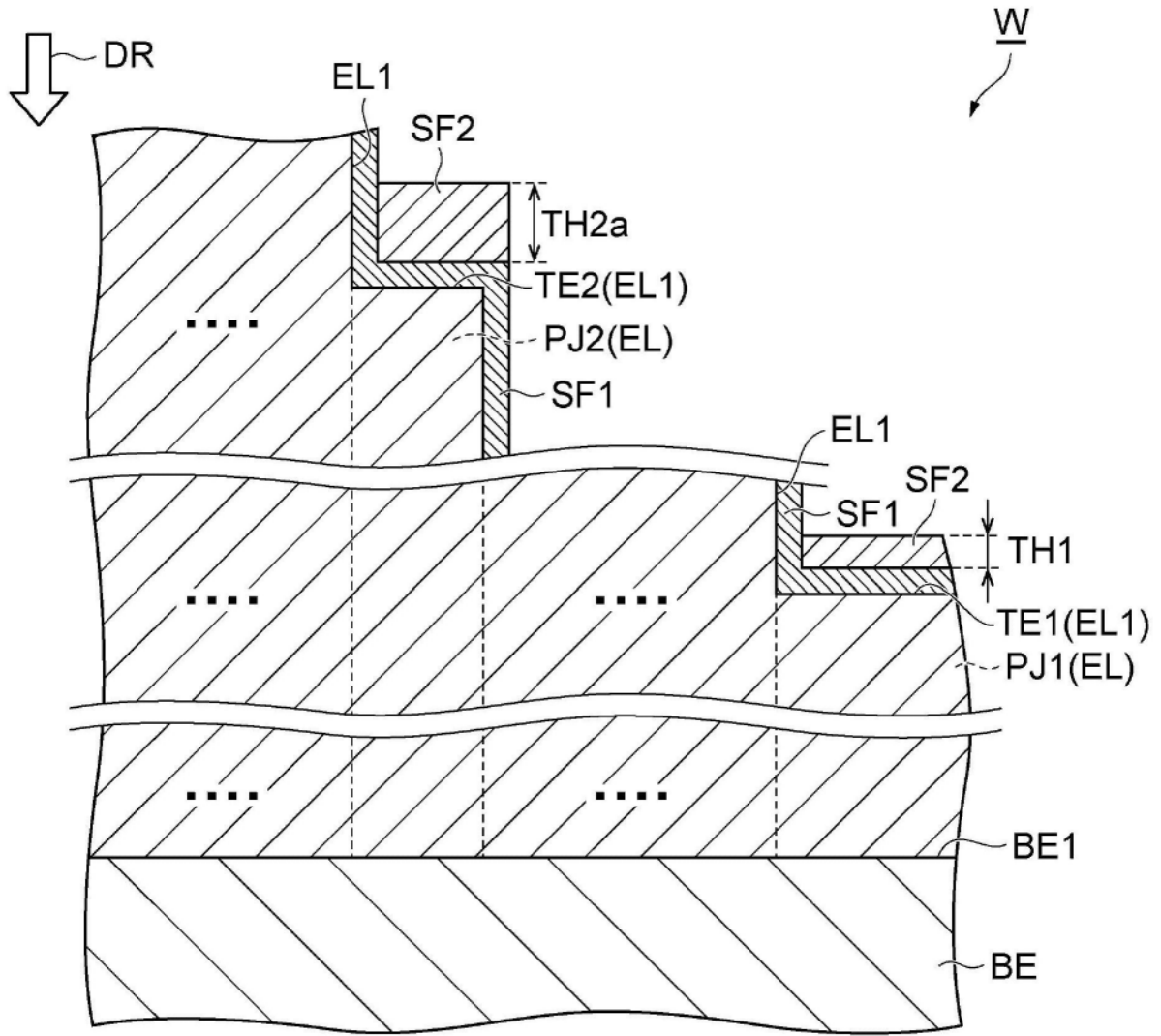


图5

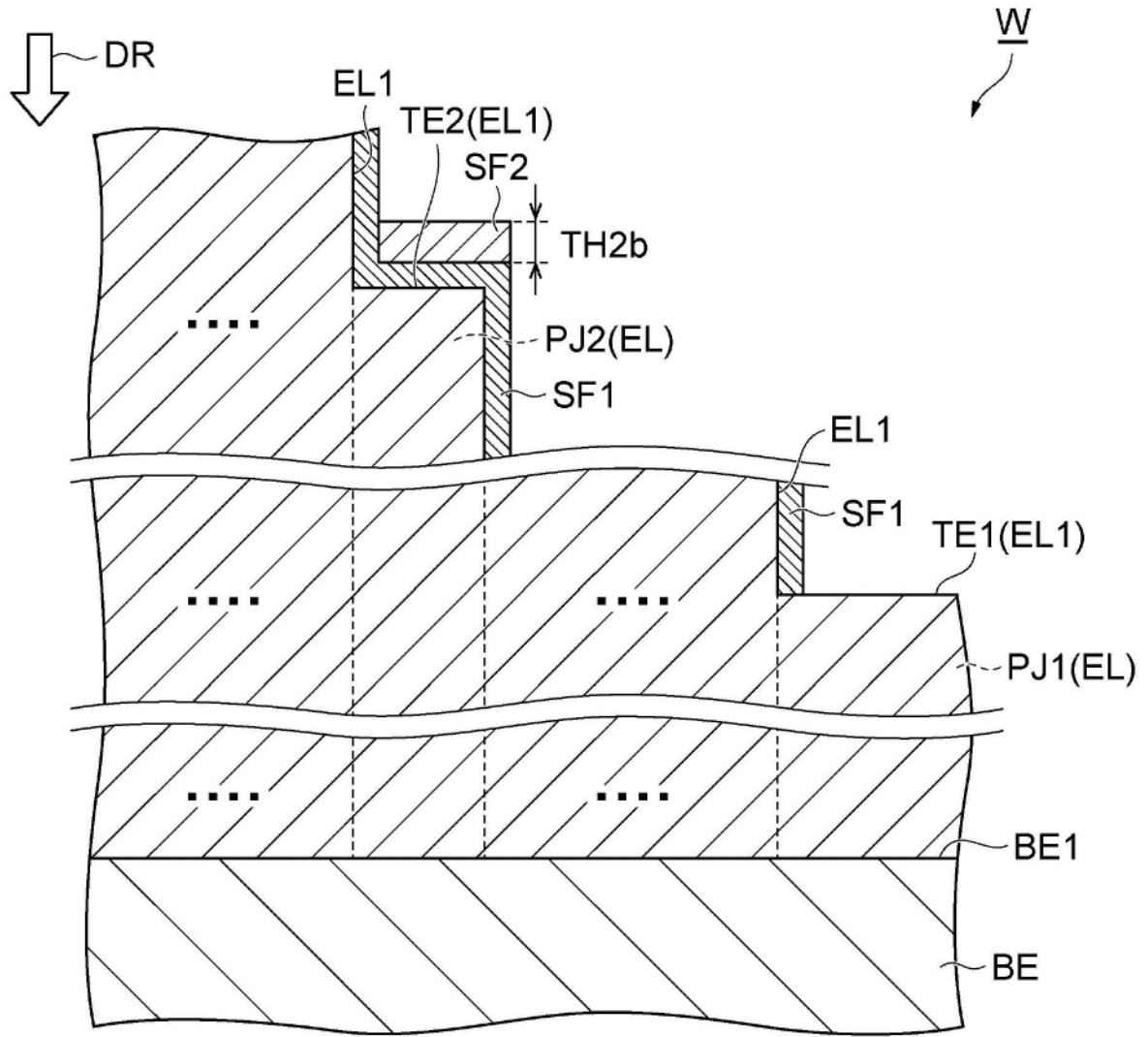


图6

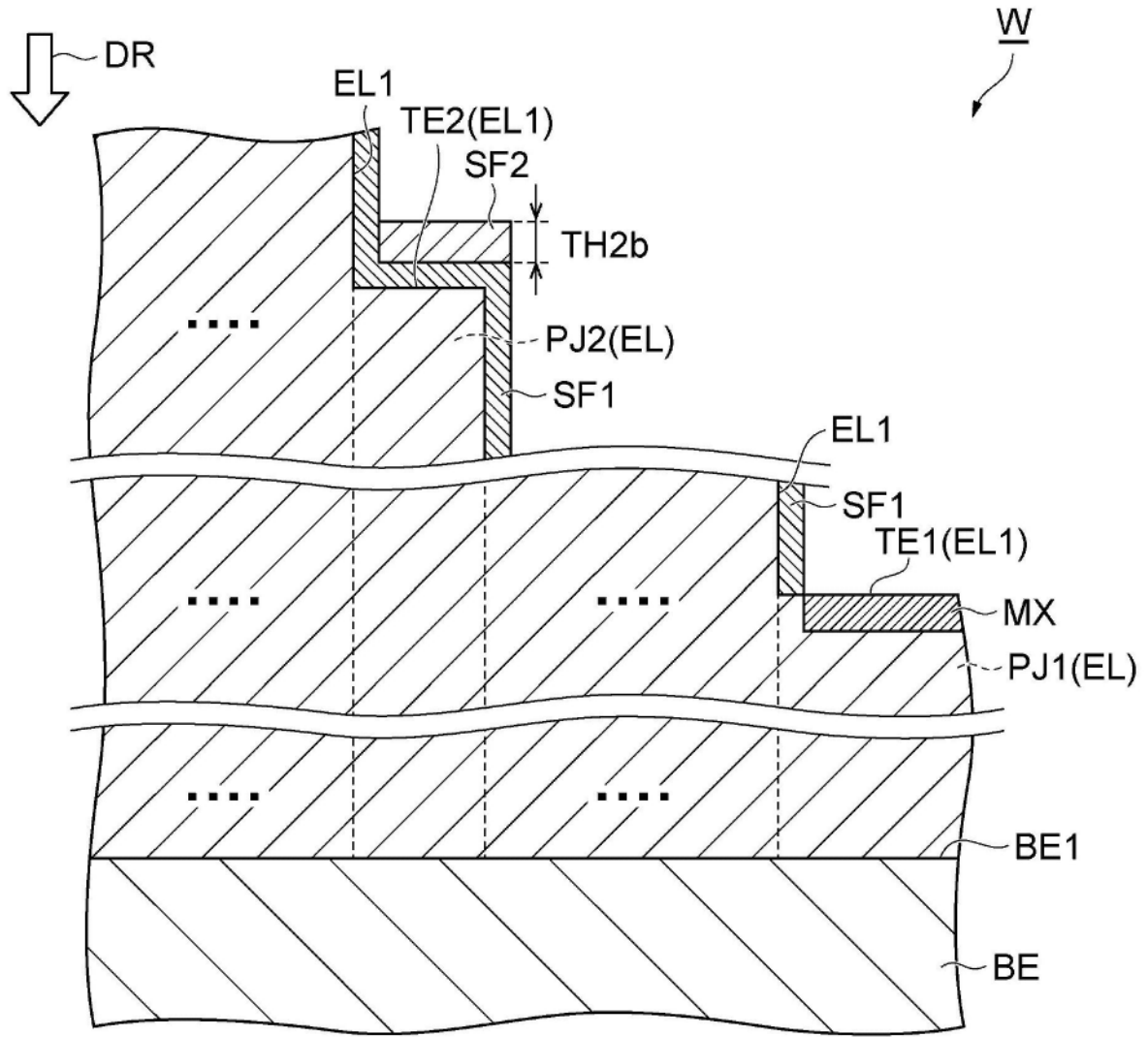


图7

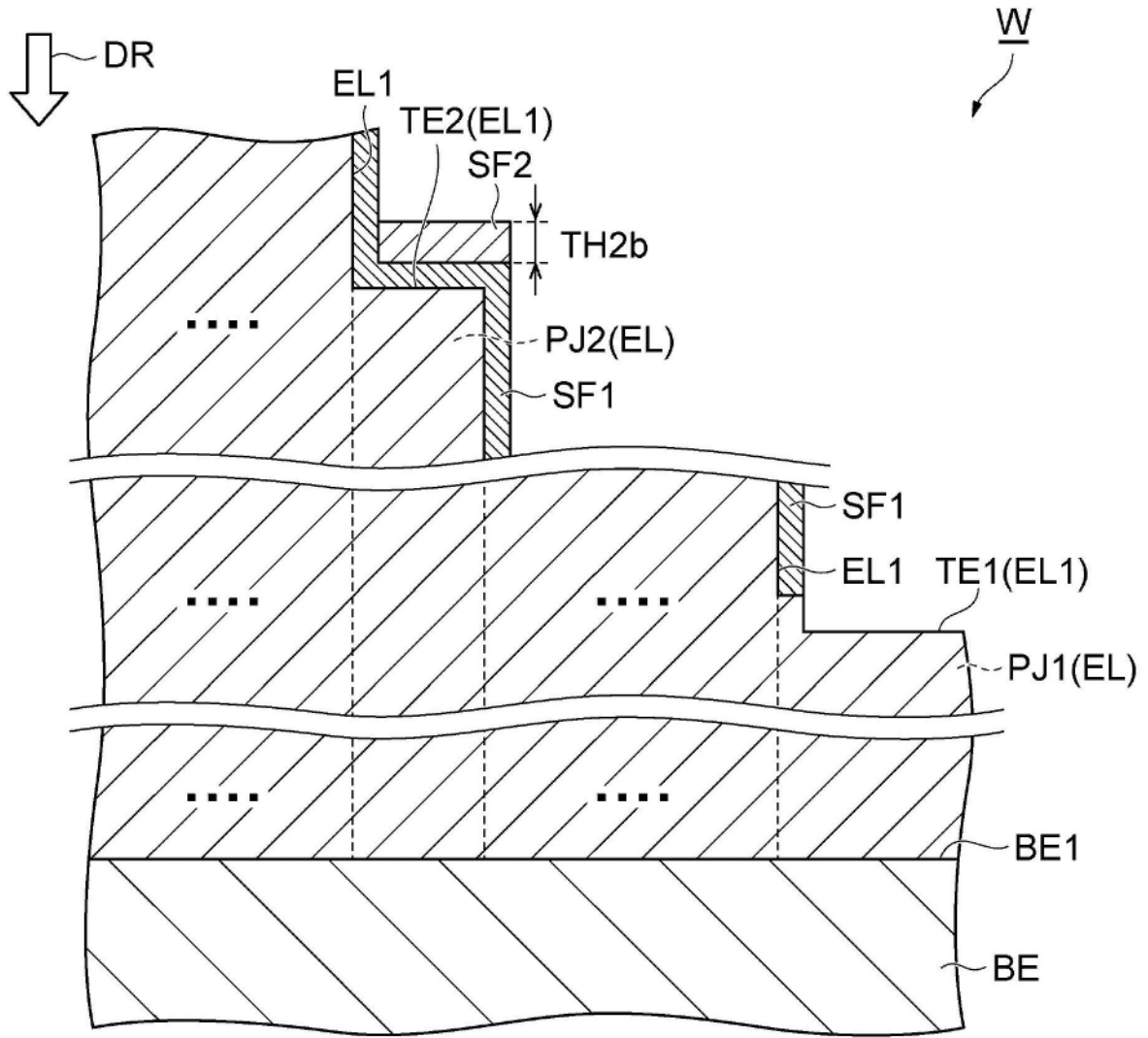


图8

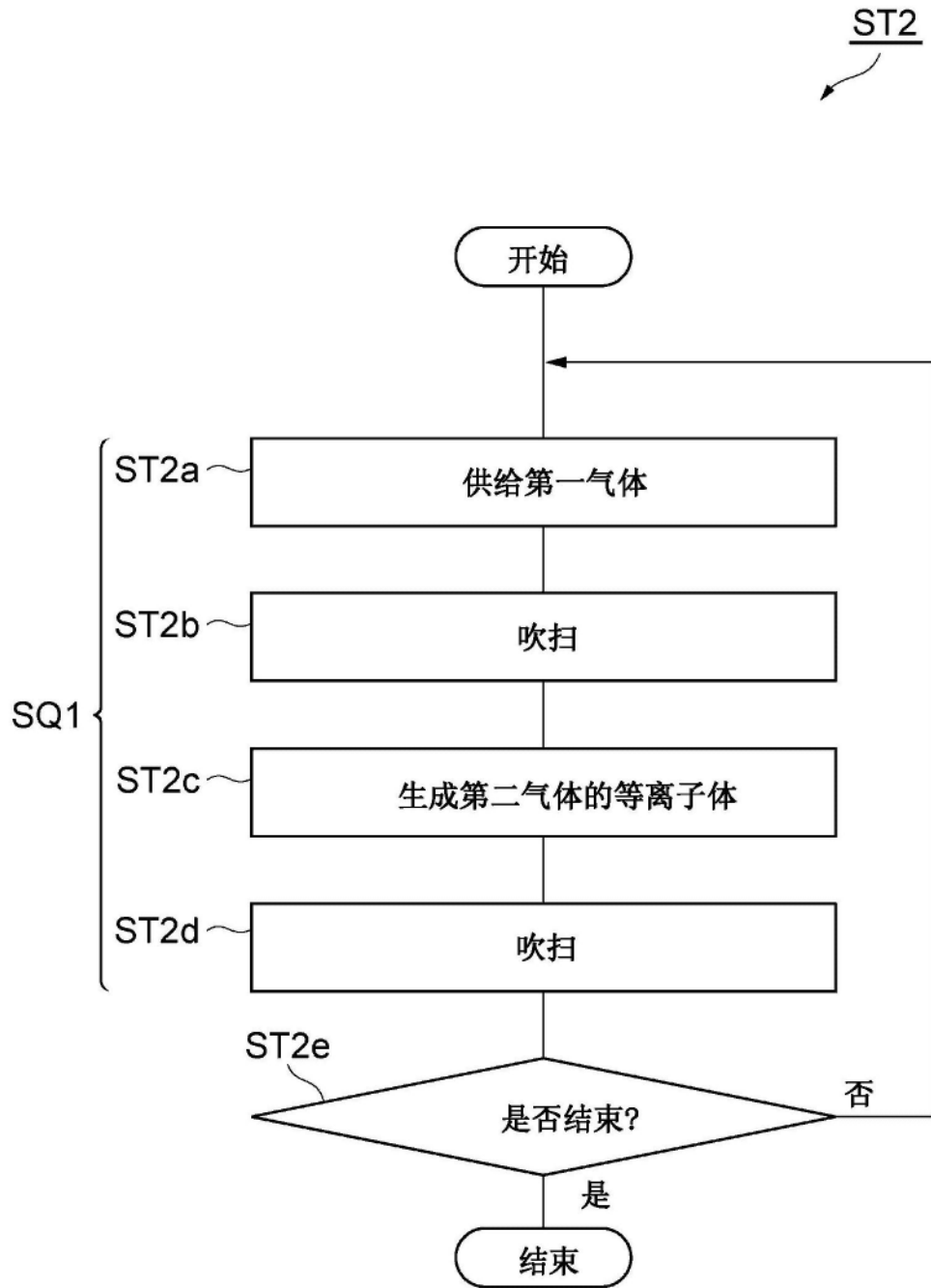


图9

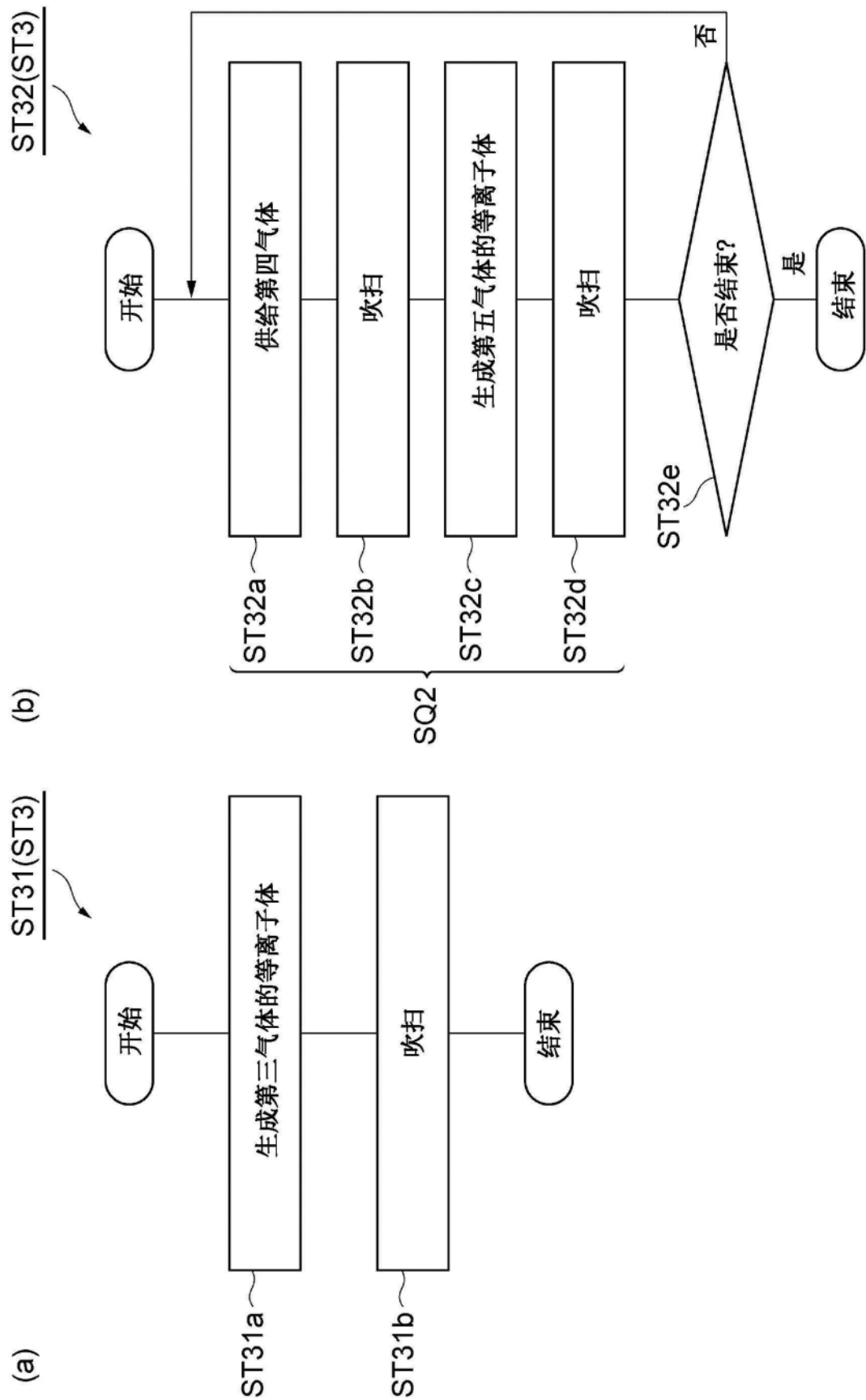


图10

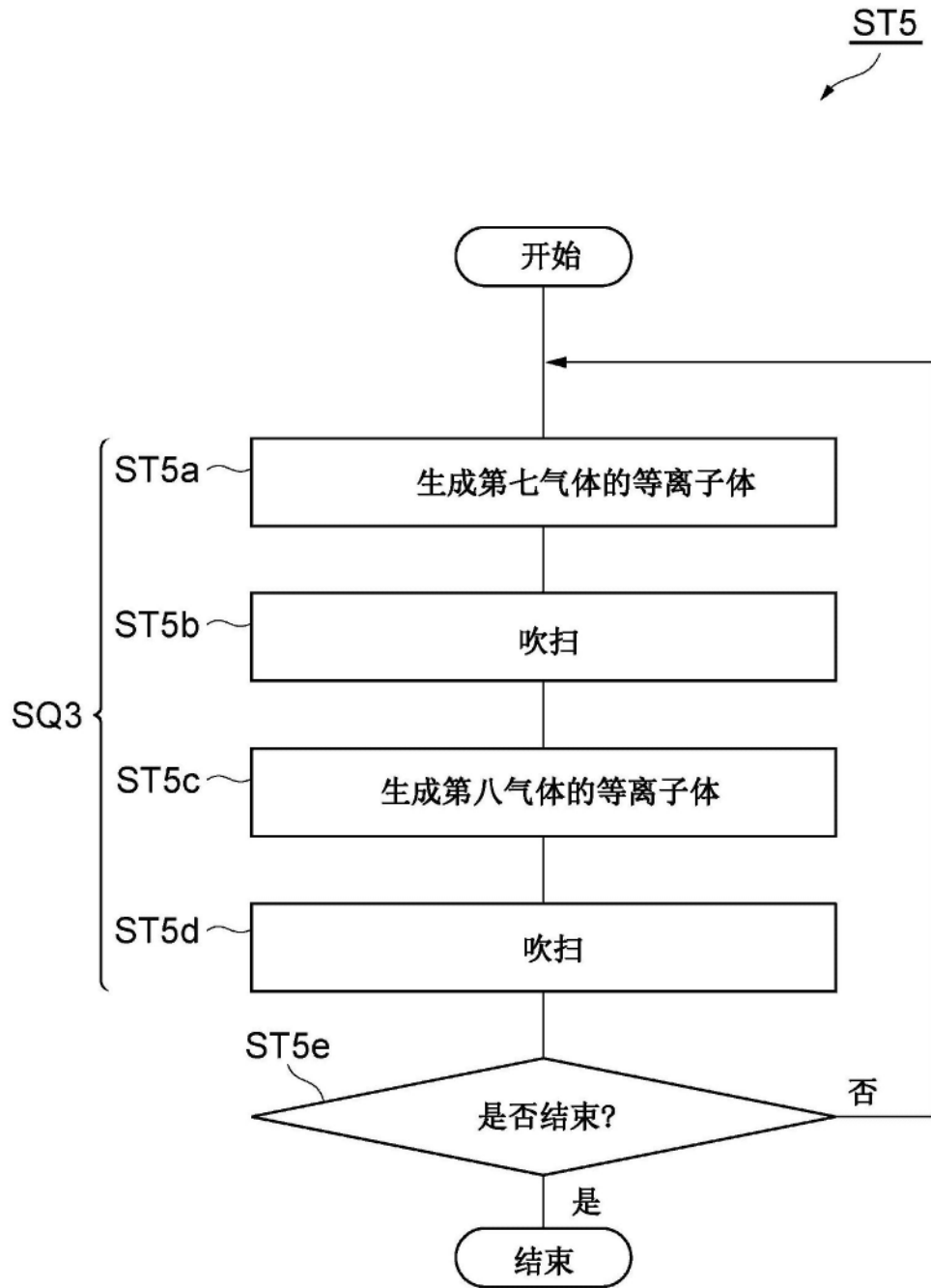


图11

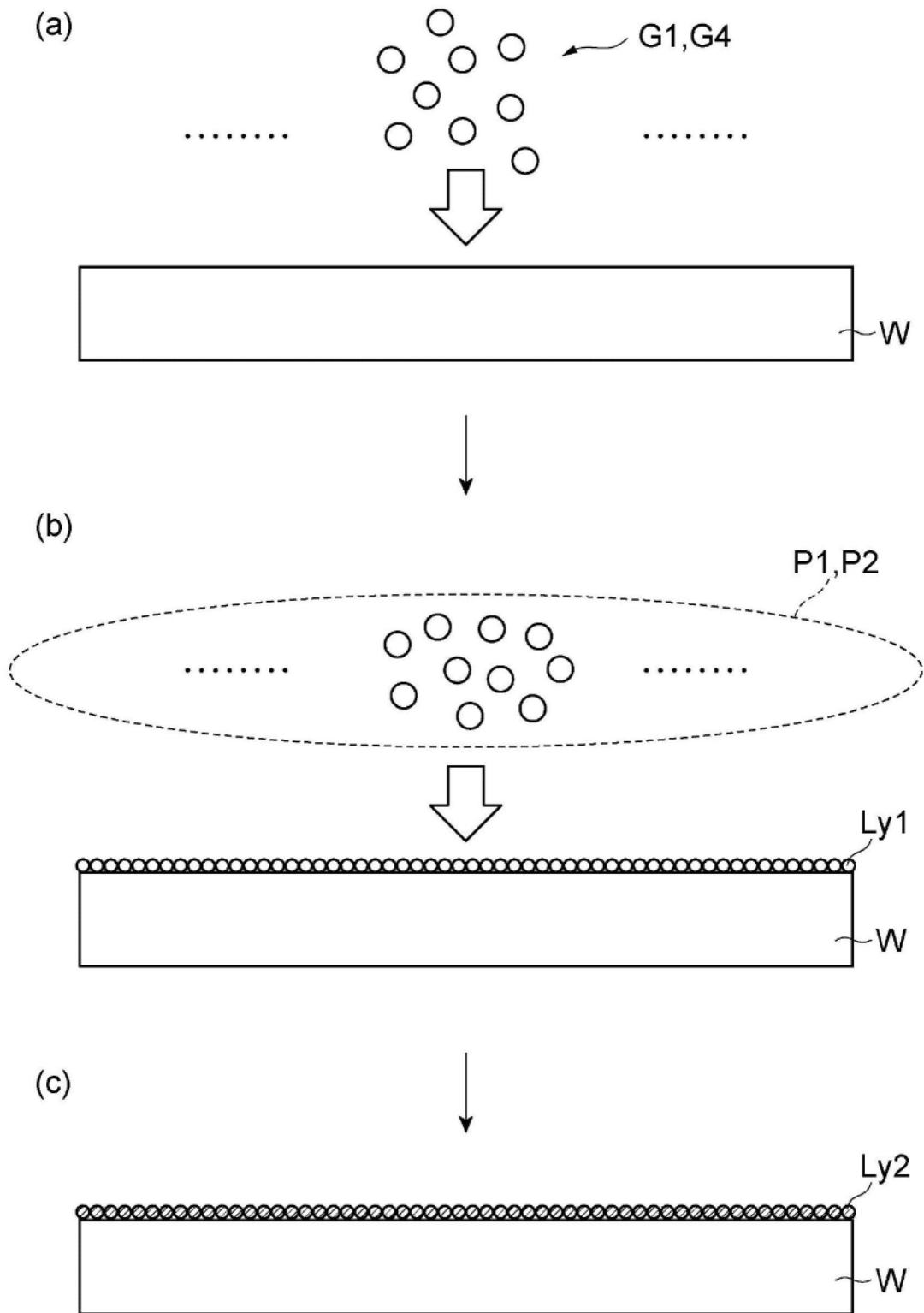


图12

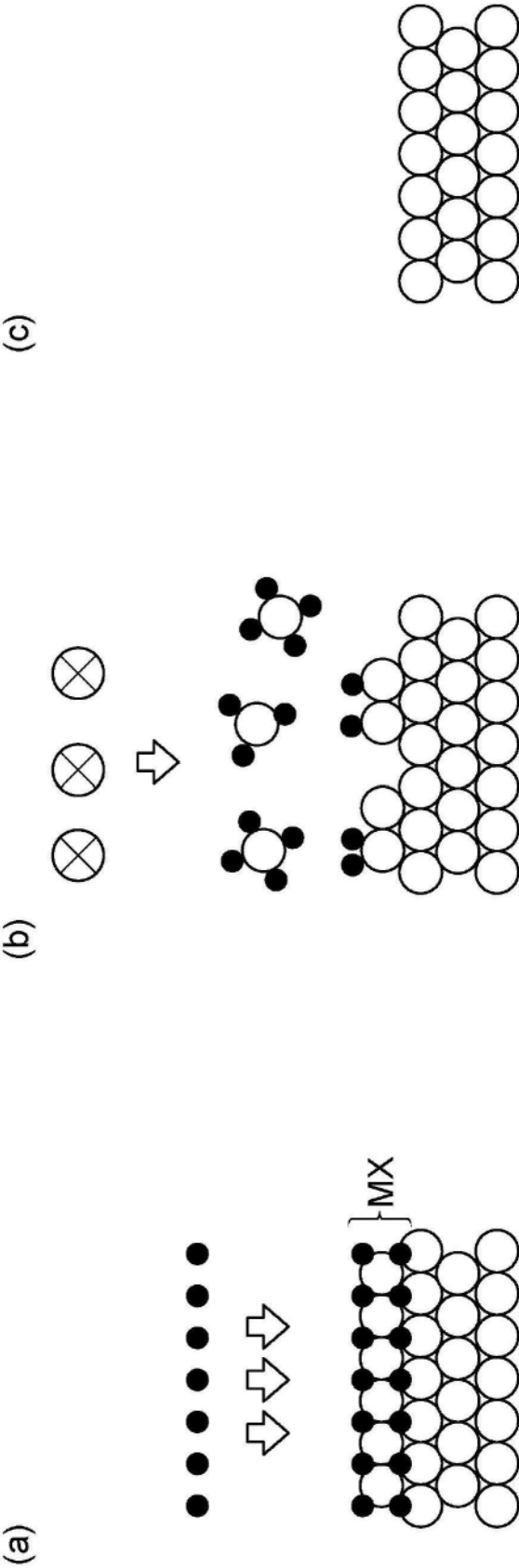


图13