

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 2 区分
 【発行日】平成 24 年 5 月 10 日 (2012.5.10)

【公開番号】特開 2011-233590 (P2011-233590A)
 【公開日】平成 23 年 11 月 17 日 (2011.11.17)
 【年通号数】公開・登録公報 2011-046
 【出願番号】特願 2010-100208 (P2010-100208)
 【国際特許分類】

H 0 1 L 33/00 (2010.01)
B 4 1 J 2/44 (2006.01)
B 4 1 J 2/45 (2006.01)
B 4 1 J 2/455 (2006.01)
H 0 4 N 1/036 (2006.01)
G 0 3 G 15/04 (2006.01)

【F I】

H 0 1 L 33/00 J
 B 4 1 J 3/21 L
 H 0 4 N 1/036 A
 G 0 3 G 15/04 1 1 1

【手続補正書】
 【提出日】平成 24 年 3 月 21 日 (2012.3.21)
 【手続補正 1】
 【補正対象書類名】明細書
 【補正対象項目名】0 0 1 7
 【補正方法】変更
 【補正の内容】
 【0 0 1 7】

プロセスユニット 1 0 - 1 ~ 1 0 - 4 の各感光体ドラム 1 1 に対向する位置には、それぞれ半導電性のゴム等によって形成された転写ローラ 2 7 が配設されている。各転写ローラ 2 7 には、感光体ドラム 1 1 上に付着されたトナーによる顕像を用紙 2 0 に転写する転写時に、各感光体ドラム 1 1 の表面電位とこれら各転写ローラ 2 7 の表面電位に電位差を持たせるための電圧が印加されている。

【手続補正 2】
 【補正対象書類名】明細書
 【補正対象項目名】0 1 5 9
 【補正方法】変更
 【補正の内容】
 【0 1 5 9】

図 2 1 - 1 (c) は、前記発光サイリスタ 2 1 0 - 1 のターンオン過程を説明する図で、あって、横軸にアノード電流 I_a 、縦軸にアノード電圧 V_a が示されている。

【手続補正 3】
 【補正対象書類名】明細書
 【補正対象項目名】0 2 0 1
 【補正方法】変更
 【補正の内容】
 【0 2 0 1】

図 2 3 - 1 (c) は、前記発光サイリスタ 2 1 0 - 1 のターンオン過程を説明する図で、あって、横軸にアノード電流 I_a 、縦軸にアノード電圧 V_a が示されている。

【手続補正 4】

【補正対象書類名】特許請求の範囲

【補正対象項目名】請求項 8

【補正方法】変更

【補正の内容】

【請求項 8】

複数の 3 端子発光素子と、各々、電源と接続される第 1 端子と、前記第 1 端子との間に駆動電流を流すための第 2 端子と、前記第 1 端子及び前記第 2 端子間の導通状態を制御する制御端子と、を有し、前記第 1 端子同士が共通接続された複数の 3 端子発光素子が、複数の組に分けられ、前記各組における前記複数の 3 端子発光素子を前記各組毎に時分割に駆動する駆動装置と、を備えたプリントヘッドであって、

前記駆動装置は、

前記各 3 端子発光素子の前記第 2 端子に対して前記駆動電流をそれぞれ供給する複数の駆動回路と、

前記各組における前記複数の 3 端子発光素子の前記制御端子を共通接続する共通配線と

、

各々、前記共通配線に接続される第 3 端子と前記各 3 端子発光素子の前記制御端子に接続される第 4 端子とを有し、前記第 3 端子又は前記第 4 端子にそれぞれ入力される信号のレベルをシフトして前記第 4 端子又は前記第 3 端子からそれぞれ出力する複数の分離回路と、

を有することを特徴とするプリントヘッド。

【手続補正 5】

【補正対象書類名】特許請求の範囲

【補正対象項目名】請求項 9

【補正方法】変更

【補正の内容】

【請求項 9】

複数の 3 端子発光素子と、各々、電源と接続される第 1 端子と、前記第 1 端子との間に駆動電流を流すための第 2 端子と、前記第 1 端子及び前記第 2 端子間の導通状態を制御する制御端子と、を有し、前記第 1 端子同士が共通接続された複数の 3 端子発光素子が、複数の組に分けられ、前記各組における前記複数の 3 端子発光素子を前記各組毎に時分割に駆動する駆動装置と、を有するプリントヘッドを備え、前記プリントヘッドにより露光されて記録媒体に画像を形成する画像形成装置であって、

前記駆動装置は、

前記各 3 端子発光素子の前記第 2 端子に対して前記駆動電流をそれぞれ供給する複数の駆動回路と、

前記各組における前記複数の 3 端子発光素子の前記制御端子を共通接続する共通配線と

、

各々、前記共通配線に接続される第 3 端子と前記各 3 端子発光素子の前記制御端子に接続される第 4 端子とを有し、前記第 3 端子又は前記第 4 端子にそれぞれ入力される信号のレベルをシフトして前記第 4 端子又は前記第 3 端子からそれぞれ出力する複数の分離回路と、を有することを特徴とする画像形成装置。