

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 3 区分
 【発行日】令和 3 年 5 月 27 日 (2021.5.27)

【公表番号】特表 2020-519126 (P2020-519126A)
 【公表日】令和 2 年 6 月 25 日 (2020.6.25)
 【年通号数】公開・登録公報 2020-025
 【出願番号】特願 2019-559742 (P2019-559742)
 【国際特許分類】

H 0 4 W 36/00 (2009.01)

H 0 4 L 27/26 (2006.01)

H 0 4 W 72/04 (2009.01)

【F I】

H 0 4 W 36/00 1 1 0

H 0 4 L 27/26 1 1 4

H 0 4 W 72/04 1 3 6

【手続補正書】

【提出日】令和 3 年 4 月 14 日 (2021.4.14)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

装置のための通信の方法であって、

チャネル状態情報 - 基準信号 (C S I - R S) のためのタイミングを提供するセルを識別することと、

前記 C S I - R S のための C S I - R S 構成を決定すること、ここにおいて、前記 C S I - R S 構成は、前記識別されたセルのインジケーションを含む、と、

ユーザ機器 (U E) に前記識別されたセルのインジケーションを備える前記 C S I - R S 構成を送ることと

を備える、方法。

【請求項 2】

前記識別されたセルは、前記 U E のためのサービングセルを備え、前記 C S I - R S は、前記サービングセルの近隣セルによって送信される、
 請求項 1 に記載の方法。

【請求項 3】

前記識別されたセルは、前記 U E のためのサービングセルの近隣セルを備え、前記 C S I - R S は、前記近隣セルによって送信される、
 請求項 1 に記載の方法。

【請求項 4】

前記 C S I - R S 構成は、前記 C S I - R S のサブキャリア間隔のインジケーションを備える、
 請求項 1 に記載の方法。

【請求項 5】

前記 C S I - R S 構成は、前記 C S I - R S を送信するセルと前記 U E のためのサービングセルとの間のサブキャリア間隔を考慮するタイミング差のインジケーションを備える、

請求項 1 に記載の方法。

【請求項 6】

前記 C S I - R S を送信するセルと、前記 U E のためのサービングとの間のタイミング差を決定することをさらに備え、

前記 C S I - R S 構成の前記決定は、前記タイミング差に基づく、

請求項 1 に記載の方法。

【請求項 7】

前記タイミング差は、シンボルタイミング差を備える、

請求項 6 に記載の方法。

【請求項 8】

前記タイミング差は、スロットタイミング差、ミニスロットタイミング差、システムフレーム数タイミング差、またはこれらの任意の組合せを備える、

請求項 6 に記載の方法。

【請求項 9】

前記タイミング差の前記決定は、前記 U E から前記タイミング差のインジケーションを受信することを備える、

請求項 1 に記載の方法。

【請求項 10】

前記 U E に前記タイミング差を測定する要求を送ることをさらに備える、

請求項 1 に記載の方法。

【請求項 11】

前記タイミング差の前記決定は、

前記 U E からの前記タイミング差の第 1 のインジケーションと、少なくとも 1 つの他の U E からの前記タイミング差の少なくとも 1 つの第 2 のインジケーションを受信することと、

前記タイミング差の前記第 1 のインジケーションおよび前記タイミング差の前記少なくとも 1 つの第 2 のインジケーションに基づいて前記タイミング差の推定値を生成することと

を備える、請求項 1 に記載の方法。

【請求項 12】

通信のための装置であって、

メモリデバイスと、

前記メモリデバイスに結合される処理回路と

を備え、前記処理回路は、

チャネル状態情報 - 基準信号 (C S I - R S) のためのタイミングを提供するセルを識別することと、

前記 C S I - R S のための C S I - R S 構成を決定すること、ここにおいて、前記 C S I - R S 構成は、前記識別されたセルのインジケーションを含む、と、

ユーザ機器 (U E) に前記識別されたセルのインジケーションを備える前記 C S I - R S 構成を送ることと

を行うように構成される、装置。

【請求項 13】

装置のための通信の方法であって、

ユーザ機器 (U E) でチャネル状態情報基準信号 (C S I - R S) 構成を受信すること、ここにおいて、前記 C S I - R S 構成は、C S I - R S を受信するためのタイミングを提供するセルのインジケーションを備える、と、

前記示されたセルの前記タイミングを決定することと、

前記決定されたタイミングに基づいて前記 C S I - R S を受信することと

を備える、方法。

【請求項 14】

通信のための装置であって、
メモリデバイスと、
前記メモリデバイスに結合される処理回路と
を備え、前記処理回路は、
ユーザ機器（UE）でチャネル状態情報基準信号（CSI-RS）構成を受信すること
、ここにおいて、前記CSI-RS構成は、CSI-RSを受信するためのタイミングを
提供するセルのインジケーションを備える、と、
前記示されたセルの前記タイミングを決定することと、
前記決定されたタイミングに基づいて前記CSI-RSを受信することと
を行うように構成される、装置。

【請求項15】

プロセッサによって実行されると、前記プロセッサに、請求項1または13のいずれか
1項に記載の方法を行わせるためのコードを含む、コンピュータ実行可能コードを記憶す
る非一時的コンピュータ可読媒体。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0177

【補正方法】変更

【補正の内容】

【0177】

[0192] 前述の開示は例示的な態様を示すが、添付の特許請求の範囲から逸脱することな
く、本明細書において様々な変更および修正が成されることができるとに留意されたい
。本明細書で説明される態様に従った方法の請求項の機能、ステップ、またはアクション
は、そうではないと明記されない限り、任意の特定の順序で実施される必要はない。さら
に、要素が単数形で説明または特許請求され得るが、単数形への限定が明記されていない
限り、複数形が考慮されている。

以下に、本願出願の当初の特許請求の範囲に記載された発明を付記する。

[C1]

装置のための通信の方法であって、
チャネル状態情報 - 基準信号（CSI-RS）のためのタイミングを提供するセルを識
別することと、
ユーザ機器（UE）に前記識別されたセルのインジケーションを送ることと
を備える、方法。

[C2]

前記識別されたセルは、前記UEのためのサービングセルを備える、
[C1]に記載の方法。

[C3]

前記CSI-RSは、前記サービングセルの近隣セルによって送信される、
[C2]に記載の方法。

[C4]

前記識別されたセルは、前記UEのためのサービングセルの近隣セルを備える、
[C1]に記載の方法。

[C5]

前記CSI-RSは、前記近隣セルによって送信される、
[C4]に記載の方法。

[C6]

前記方法は、前記CSI-RSのためのCSI-RS構成を決定することをさらに備え
、
前記CSI-RS構成は、前記識別されたセルの前記インジケーションを含み、
前記UEに前記インジケーションを前記送ることは、前記UEに前記CSI-RS構成

を送ることを備える、

[C 1] に記載の方法。

[C 7]

前記 C S I - R S 構成は、前記 C S I - R S のサブキャリア間隔のインジケーションを備える、

[C 6] に記載の方法。

[C 8]

前記 C S I - R S 構成は、前記 C S I - R S を送信するセルと前記 U E のためのサービングセルとの間のサブキャリア間隔を考慮するタイミング差のインジケーションを備える、

[C 6] に記載の方法。

[C 9]

前記 C S I - R S を送信するセルと、前記 U E のためのサービングとの間のタイミング差を決定することをさらに備え、

前記 C S I - R S 構成の前記決定は、前記タイミング差に基づく、

[C 6] に記載の方法。

[C 10]

前記タイミング差は、シンボルタイミング差を備える、

[C 9] に記載の方法。

[C 11]

前記タイミング差は、スロットタイミング差、ミニスロットタイミング差、システムフレーム数タイミング差、またはこれらの任意の組合せを備える、

[C 9] に記載の方法。

[C 12]

前記タイミング差の前記決定は、前記 U E から前記タイミング差のインジケーションを受信することを備える、

[C 1] に記載の方法。

[C 13]

前記 U E に前記タイミング差を測定する要求を送ることをさらに備える、

[C 1] に記載の方法。

[C 14]

前記タイミング差の前記決定は、

前記 U E からの前記タイミング差の第 1 のインジケーションと、少なくとも 1 つの他の U E からの前記タイミング差の少なくとも 1 つの第 2 のインジケーションを受信することと、

前記タイミング差の前記第 1 のインジケーションおよび前記タイミング差の前記少なくとも 1 つの第 2 のインジケーションに基づいて前記タイミング差の推定値を生成することと

を備える、[C 1] に記載の方法。

[C 15]

通信のための装置であって、

メモリデバイスと、

前記メモリデバイスに結合される処理回路と

を備え、前記処理回路は、

チャネル状態情報 - 基準信号 (C S I - R S) のためのタイミングを提供するセルを識別することと、

ユーザ機器 (U E) に前記識別されたセルのインジケーションを送ることと

を行うように構成される、装置。

[C 16]

前記識別されたセルは、前記 U E のためのサービングセルを備える、

[C 1 5] に記載の装置。

[C 1 7]

前記 C S I - R S は、前記サービングセルの近隣セルによって送信される、

[C 1 6] に記載の装置。

[C 1 8]

前記識別されたセルは、前記 U E のためのサービングセルの近隣セルを備える、

[C 1 5] に記載の装置。

[C 1 9]

前記 C S I - R S は、前記近隣セルによって送信される、

[C 1 8] に記載の装置。

[C 2 0]

前記処理回路は、前記 C S I - R S のための C S I - R S 構成を決定することを行うようにさらに構成され、

前記 C S I - R S 構成は、前記識別されたセルのインジケーションを含み、

前記 U E に前記インジケーションを前記送ることは、前記 U E に前記 C S I - R S 構成を送ることを備える、

[C 1 5] に記載の装置。

[C 2 1]

前記 C S I - R S 構成は、前記 C S I - R S のサブキャリア間隔のインジケーションを備える、

[C 2 0] に記載の装置。

[C 2 2]

前記 C S I - R S 構成は、前記 C S I - R S を送信するセルと前記 U E のためのサービングセルとの間のサブキャリア間隔を考慮するタイミング差のインジケーションを備える、

[C 2 0] に記載の装置。

[C 2 3]

前記処理回路は、前記 C S I - R S を送信するセルと、前記 U E のためのサービングとの間のタイミング差を決定することを行うようにさらに構成され、

前記 C S I - R S 構成の前記決定は、前記タイミング差に基づく、

[C 1 5] に記載の装置。

[C 2 4]

前記タイミング差の前記決定は、前記 U E から前記タイミング差のインジケーションを受信することを備える、

[C 2 3] に記載の装置。

[C 2 5]

前記処理回路は、

前記 U E に前記タイミング差を測定する要求を送ることを行うようにさらに構成される、

[C 1 5] に記載の装置。

[C 2 6]

通信のための装置であって、

チャネル状態情報 - 基準信号 (C S I - R S) のためのタイミングを提供するセルを識別するための手段と、

ユーザ機器 (U E) に前記識別されたセルのインジケーションを送るための手段とを備える、装置。

[C 2 7]

前記装置は、前記 C S I - R S のための C S I - R S 構成を決定するための手段をさらに備え、

前記 C S I - R S 構成は、前記識別されたセルのインジケーションを含み、

前記 U E に前記インジェクションを前記送ることは、前記 U E に前記 C S I - R S 構成を送ることを備える、

[C 2 6] に記載の装置。

[C 2 8]

前記装置は、前記 C S I - R S を送信するセルと、前記 U E のためのサービングとの間のタイミング差を決定するための手段をさらに備え、

前記 C S I - R S 構成の前記決定は、前記タイミング差に基づく、

[C 2 6] に記載の装置。

[C 2 9]

前記 U E に前記タイミング差を測定する要求を送るための手段をさらに備える、

[C 2 6] に記載の装置。

[C 3 0]

非一時的コンピュータ可読媒体であって、

チャネル状態情報 - 基準信号 (C S I - R S) のためのタイミングを提供するセルを識別することと、

ユーザ機器 (U E) に前記識別されたセルのインジェクションを送ることと

を行うコードを含むコンピュータ実行可能コードを記憶する、非一時的コンピュータ可読媒体。

[C 3 1]

装置のための通信の方法であって、

ユーザ機器 (U E) でチャネル状態情報基準信号 (C S I - R S) を受信するためのタイミングを提供するセルのインジェクションを受信することと、

前記 C S I - R S を受信することと

を備える、方法。

[C 3 2]

前記示されたセルの前記タイミングを決定することをさらに備え、

前記 C S I - R S の前記受信は、前記決定されたタイミングに基づく、

[C 3 1] に記載の方法。

[C 3 3]

前記示されたセルは、前記 U E のためのサービングセルを備える、

[C 3 1] に記載の方法。

[C 3 4]

前記 C S I - R S は、前記サービングセルの近隣セルによって送信される、

[C 3 3] に記載の方法。

[C 3 5]

前記示されたセルは、前記 U E のためのサービングセルの近隣セルを備える、

[C 3 1] に記載の方法。

[C 3 6]

前記 C S I - R S は、前記近隣セルによって送信される、

[C 3 5] に記載の方法。

[C 3 7]

前記インジェクションの前記受信は、前記インジェクションを含む前記 C S I - R S のための C S I - R S 構成を受信すること備える、

[C 3 1] に記載の方法。

[C 3 8]

前記 C S I - R S 構成に基づいて前記 C S I - R S を復号することをさらに備える、

[C 3 7] に記載の方法。

[C 3 9]

前記復号することは、

前記 C S I - R S 構成に基づいてスクランプリングシーケンスを決定することと、

前記スクランプリングシーケンスに基づいて前記 C S I - R S を復号することと
をさらに備える、[C 3 8] に記載の方法。

[C 4 0]

前記 C S I - R S 構成は、前記 C S I - R S のサブキャリア間隔のインジケーションを
備える、

[C 3 7] に記載の方法。

[C 4 1]

前記 C S I - R S 構成は、前記 C S I - R S を送信するセルと前記 U E のためのサービ
ングセルとの間のサブキャリア間隔を考慮するタイミング差のインジケーションを備える
、

[C 3 7] に記載の方法。

[C 4 2]

前記 C S I - R S 構成は、前記 U E のためのサービングセルと、前記示されたセルとの
間のタイミング差に基づく、

[C 3 7] に記載の方法。

[C 4 3]

前記タイミング差を決定することと、

前記サービングセルに前記タイミング差のインジケーションを送ることと

をさらに備える、[C 4 2] に記載の方法。

[C 4 4]

前記 C S I - R S に基づいて前記示されたセルに関連付けられたモビリティ動作を実施
することをさらに備える、

[C 3 1] に記載の方法。

[C 4 5]

通信のための装置であって、

メモリデバイスと、

前記メモリデバイスに結合される処理回路と
を備え、前記処理回路は、

ユーザ機器 (U E) でチャネル状態情報基準信号 (C S I - R S) を受信するためのタ
イミングを提供するセルのインジケーションを受信することと、

前記 C S I - R S を受信することと

を行うように構成される、装置。

[C 4 6]

前記処理回路は、前記示されたセルの前記タイミングを決定することを行うようにさら
に構成され、

前記 C S I - R S の前記受信は、前記決定されたタイミングに基づく、

[C 4 5] に記載の装置。

[C 4 7]

前記インジケーションの前記受信は、前記インジケーションを含む前記 C S I - R S の
ための C S I - R S 構成を受信すること備える、

[C 4 5] に記載の装置。

[C 4 8]

前記処理回路は、

前記 C S I - R S 構成に基づいて前記 C S I - R S を復号することを行うようにさらに
構成される、

[C 4 7] に記載の装置。

[C 4 9]

前記 C S I - R S 構成は、前記 U E のためのサービングセルと、前記示されたセルとの
間のタイミング差に基づく、

[C 4 7] に記載の装置。

[C 5 0]

前記処理回路は、

前記タイミング差を決定することと、

前記サービングセルに前記タイミング差のインジケーションを送ることと
を行うようにさらに構成される、[C 4 9] に記載の装置。

[C 5 1]

前記処理回路は、

前記 C S I - R S に基づいて前記示されたセルに関連付けられたモビリティ動作を実施
することをさらに備える、

[C 4 5] に記載の装置。

[C 5 2]

通信のための装置であって、

ユーザ機器 (U E) でチャネル状態情報基準信号 (C S I - R S) を受信するためのタ
イミングを提供するセルのインジケーションを受信するための手段と、

前記 C S I - R S を受信するための手段と
を備える、装置。

[C 5 3]

前記装置は、前記示されたセルの前記タイミングを決定するための手段をさらに備え、

前記 C S I - R S の前記受信は、前記決定されたタイミングに基づく、

[C 5 2] に記載の装置。

[C 5 4]

前記インジケーションの前記受信は、前記インジケーションを含む前記 C S I - R S の
ための C S I - R S 構成を受信すること備える、

[C 5 2] に記載の装置。

[C 5 5]

前記 C S I - R S 構成に基づいて前記 C S I - R S を復号するための手段をさらに備え
る、

[C 5 4] に記載の装置。

[C 5 6]

前記 C S I - R S 構成は、前記 U E のためのサービングセルと、前記示されたセルとの
間のタイミング差に基づく、

[C 5 4] に記載の装置。

[C 5 7]

前記タイミング差を決定するための手段と、

前記サービングセルに前記タイミング差のインジケーションを送るための手段と
をさらに備える、[C 5 6] に記載の装置。

[C 5 8]

前記 C S I - R S に基づいて前記示されたセルに関連付けられたモビリティ動作を実施
するための手段をさらに備える、

[C 5 2] に記載の装置。

[C 5 9]

非一時的コンピュータ可読媒体であって、

ユーザ機器 (U E) でチャネル状態情報基準信号 (C S I - R S) を受信するためのタ
イミングを提供するセルのインジケーションを受信することと、

前記 C S I - R S を受信することと

を行うコードを含む、コンピュータ実行可能コードを記憶する非一時的コンピュータ可
読媒体。