

19



OFICINA ESPAÑOLA DE
PATENTES Y MARCAS

ESPAÑA



11 Número de publicación: **2 984 824**

51 Int. Cl.:

H04L 1/16 (2013.01)

H04L 5/00 (2006.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

96 Fecha de presentación y número de la solicitud europea: **11.09.2008 E 22206897 (5)**

97 Fecha y número de publicación de la concesión europea: **17.04.2024 EP 4156576**

54 Título: **Procedimiento para la transmisión de señales de enlace de subida**

30 Prioridad:

13.09.2007 US 97224407 P
13.11.2007 US 98742707 P
16.11.2007 US 98843307 P
15.07.2008 KR 20080068634

45 Fecha de publicación y mención en BOPI de la
traducción de la patente:
31.10.2024

73 Titular/es:

OPTIS CELLULAR TECHNOLOGY, LLC (100.0%)
P.O. Box 250649
Plano, TX 75025, US

72 Inventor/es:

LEE, DAE WON;
KIM, BONG HOE;
YUN, YOUNG WOO;
KIM, KI JUN;
ROH, DONG WOOK;
KIM, HAK-SEONG y
PARK, HYUN WOOK

74 Agente/Representante:

MILTENYI, Peter

ES 2 984 824 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín Europeo de Patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre Concesión de Patentes Europeas).

DESCRIPCIÓN

Procedimiento para la transmisión de señales de enlace de subida

CAMPO TÉCNICO

5 La presente invención se refiere a tecnología de comunicación móvil, y más en particular, a tecnología de transmisión de señales de enlace de subida que incluyen señales ACK/NACK, otras señales de control distintas de las señales ACK/NACK, y señales de datos.

TÉCNICA ANTERIOR

10 Un equipo de usuario (UE – user equipment) de un sistema de comunicación móvil transmite diversas señales a través de un enlace de subida. Las señales de enlace de subida transmitidas por el equipo de usuario se pueden segmentar en señales de datos y señales de control. También, ejemplos de señales de control transmitidas al enlace de subida incluyen señales ACK/NACK de enlace de subida para la comunicación HARQ, información de indicador de calidad de canal (CQI – channel quality indicator), y el índice de matriz de precodificación (PMI – precoding matrix index).

15 El sistema 3GPP LTE utiliza un esquema de acceso múltiple por división de frecuencia de portadora única (SC-FDMA – single carrier frequency division multiplexing access) para la transmisión de la señal de enlace de subida. Además, el sistema 3GPP LTE prescribe que las señales de datos y las señales de control de entre las señales del enlace de subida son multiplexadas primero y las señales ACK/NACK son transmitidas a las señales multiplexadas perforando (*puncturing*) las señales de datos o de control cuando se requiere la transmisión de la señal ACK/NACK de enlace de subida para datos de enlace de bajada. En lo sucesivo, con el fin de que las señales ACK/NACK se distingan de las señales de control distintas de las señales ACK/NACK, las señales de control significarán aquellas no sean señales ACK/NACK.

25 Mientras tanto, la conferencia de Atenas para 3GPP LTE ha decidido que se adapte la tasa de bits de la información de datos (*data information is rate matched*) junto con la información de control cuando la información de control es multiplexada con la información de datos, siendo transmitida la información de control cerca de una señal de referencia. Esto es para mejorar el rendimiento de la estimación del canal aproximando todas las señales de control a la señal de referencia puesto que las señales de control requieren generalmente una mayor fiabilidad que las señales de datos.

30 El documento EP 1 811 701 A2 (SAMSUNG ELECTRONICS CO LTD [KR]) publicado el 25 de julio de 2007 describe la multiplexación y mapeo bidimensionales de señales de control y carga útil.

35 Sin embargo, las señales de control transmitidas al enlace de subida incluyen diversas señales como se describe anteriormente, y las señales ACK/NACK requieren mayor fiabilidad que las otras señales de control. En este caso, cuando se requiere la transmisión de la señal ACK/NACK del enlace de subida mientras todas las señales de control se transmiten aproximándolas a la señal de referencia, se producen problemas en cuanto a que las señales ACK/NACK no se pueden transmitir perforando (*puncturing*) las señales de control dispuestas cerca de la señal de referencia ni transmitir cerca de la señal de referencia.

40 A este respecto, se requiere una tecnología de transmisión de señales de enlace de subida disponiendo de manera eficiente las señales ACK/NACK y otras señales de control en una región de recursos teniendo en cuenta una prioridad entre ellas.

DESCRIPCIÓN DETALLADA DE LA INVENCION**PROBLEMAS TÉCNICOS**

50 Por consiguiente, la presente invención se refiere a un procedimiento para transmitir señales de enlace de subida, que evita sustancialmente uno o más problemas debidos a limitaciones y desventajas de la técnica relacionada.

Es un objeto de la presente invención proporcionar un procedimiento para transmitir señales de enlace de subida disponiendo de forma eficiente señales ACK/NACK y otras señales de control en una región de recursos considerando una prioridad entre ellas.

- 5 Otro objeto de la presente invención es proporcionar señales de transmisión de enlace de subida utilizando la disposición de señales citada anteriormente.

SOLUCIONES TÉCNICAS

- 10 La presente invención se lleva a cabo de acuerdo con las reivindicaciones adjuntas.

EFFECTOS VENTAJOSOS

- 15 De acuerdo con las formas de realización mencionadas anteriormente de la presente invención, es posible transmitir señales de enlace de subida disponiendo de manera eficiente señales ACK/NACK y otras señales de control en una región de recursos de acuerdo con una prioridad entre ellas.

Además, las señales ACK/NACK que tienen prioridad alta se pueden configurar de tal manera que adquieran un mayor efecto de estimación de canal.

20

BREVE DESCRIPCIÓN DE LOS DIBUJOS

La figura 1 es un diagrama de bloques que ilustra un transmisor para describir un procedimiento para transmitir señales de acuerdo con un esquema de acceso múltiple por división de frecuencia de portadora única (SC-FDMA);

25

La figura 2 es un diagrama que ilustra un procedimiento de multiplexación de información de datos, información de control y señales ACK/NACK para la transmisión de señales de enlace de subida;

La figura 3 es un diagrama que ilustra un ejemplo de mapeo de secuencias de información según una forma de realización de la presente invención de acuerdo con un procedimiento de mapeo tiempo-primero (time-first)

30

La figura 4 y la figura 5 son diagramas que ilustran un procedimiento para transmitir información, la cual se mapea de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*) según se ilustra en la figura 3, de acuerdo con el esquema SC-FDMA;

35

La figura 6 es un diagrama que ilustra un procedimiento para transmitir señales de enlace de subida de acuerdo con una forma de realización de la presente invención;

La figura 7 y la figura 8 son diagramas que ilustran un procedimiento para procesar una serie de datos de información de ACK/NACK a transmitir de acuerdo con una forma de realización de la presente invención; y

40

La figura 9 es un diagrama que ilustra que se insertan señales ACK/NACK perforando las señales de control así como las señales de datos de acuerdo con otra forma de realización de la presente invención.

MEJOR MODO DE LLEVAR A CABO LA INVENCION

En lo sucesivo, se describirán las formas de realización preferidas de la presente invención con referencia a los dibujos adjuntos. Se entenderá que la descripción detallada, que será divulgada junto con los dibujos que se acompañan, está destinada a describir las formas de realización de ejemplo de la presente invención, y no pretende describir una única forma de realización con la que puede llevarse a cabo la presente invención. En lo sucesivo, la siguiente descripción detallada incluye aspectos detallados para proporcionar una comprensión completa de la presente invención. Sin embargo, será evidente para los expertos en la técnica que la presente invención se puede llevar a cabo sin los aspectos detallados.

50

Mientras tanto, en algunos casos, para evitar que el concepto de la presente invención sea ambiguo, se omitirán estructuras y aparatos de la técnica conocida, o se mostrarán en forma de un diagrama de bloques basado en

55

funciones principales de cada estructura y aparato. Además, siempre que sea posible, se usarán los mismos números de referencia en todos los dibujos y la especificación para referirse a las mismas partes o similares.

Como se ha descrito anteriormente, la forma de realización de la presente invención está destinada a proporcionar un procedimiento para la transmisión de señales de enlace de subida disponiendo de manera eficiente las señales ACK/NACK y otras señales de control en una región de recursos teniendo en cuenta una prioridad entre ellas. Para este fin, se describirá un procedimiento detallado para la transmisión de señales de enlace de subida en un sistema 3GPP LTE.

La figura 1 es un diagrama de bloques que ilustra un transmisor para describir un procedimiento de transmisión de señales de acuerdo con un esquema de acceso múltiple por división de frecuencia de portadora única (SC-FDMA).

Como se describió anteriormente, un sistema 3GPP LTE transmite señales de enlace de subida de acuerdo con un esquema de acceso múltiple por división de frecuencia de portadora única (SC-FDMA). En detalle, se realiza una conversión directa a paralelo (*direct-to-parallel conversion*) para las secuencias de información a transmitir, para realizar una transformada discreta de Fourier (Discrete Fourier Transform, DFT) (101). La DFT se realiza para las señales convertidas a secuencias paralelas (102), y luego se puede realizar la transformada inversa rápida de Fourier (Inverse Fast Fourier Transform, IFFT) para obtener una característica de portadora única (103). En este momento, una longitud de información insertada en un módulo IFFT 103 puede no ser igual a un tamaño del módulo IFFT 103. Sin embargo, se requiere que el resultado de la DFT realizada por el módulo DFT 102 se debe mapear con índices de entrada IFFT continuos.

Los valores sometidos a la IFFT se convierten de nuevo a señales en serie por un módulo de conversión de paralelo a en serie (*parallel-to-serial module*) 104. Después, las señales se cambian a un formato de símbolos OFDM por un prefijo cíclico (CP - cyclic prefix) (105) y luego se transmiten a un espacio de tiempo real.

El esquema de SC-FDMA mencionado anteriormente tiene ventajas en cuanto a que tiene una baja relación entre la potencia pico y la potencia promedio (PAPR – peak power-to-average power ratio) y/o métrica cúbica (CM – cubic metric) manteniendo al mismo tiempo una característica de una sola portadora. Sin embargo, con el fin de satisfacer la condición de baja PAPR/CM manteniendo al mismo tiempo una característica de una sola portadora, se requiere que la información sometida a la precodificación DFT debe ser suministrada al módulo IFFT 103 en un formato OFDM mediante el mapeo con índices continuos. En otras palabras, se requiere que la información precodificada con la DFT debe ser insertada en subportadoras continuas de OFDM. Por consiguiente, es preferible que los datos de información (por ejemplo, información de control e información de datos) que tienen diferentes características sean multiplexados juntos cuando son transmitidos a un enlace de subida de modo que son sometidos juntos a la precodificación DFT y luego son transmitidos en un formato OFDM.

En lo sucesivo, se describirá un procedimiento de multiplexación de información de datos e información de control.

La figura 2 es un diagrama que ilustra un procedimiento de multiplexación de información de datos, información de control y señales ACK/NACK para la transmisión de señales de enlace de subida.

La información de datos multiplexada con información de control es segmentada en varios bloques de código (CB – code blocks) de acuerdo con un tamaño de un bloque de transporte (TB – transport block) a transmitir al enlace de subida después de añadir una CRC al bloque de transporte TB (S201 y S202). Después, se añade la CRC para CB a varios CBs (S203), y se realiza la codificación del canal para el valor del resultado obtenido añadiendo la CRC para CB a varios CBs (S204). Además, después de adaptar la tasa de bits (*rate matching*) de los datos codificados del canal (S205), se realiza la concatenación entre los CBs (S206). Entonces, los CBs son multiplexados con información de control (S230). Mientras tanto, las etapas mencionadas anteriormente se pueden someter a una cadena de codificación del canal para un bloque de transporte de datos.

La codificación del canal se puede realizar para la información de control por separado de la información de datos (S211). La información de control codificada del canal se puede multiplexar más tarde con la información de datos mediante un multiplexor de mapeo de la tasa de bits del canal de datos y de control (*data and control channel rate mapping multiplexer*) (S230).

La codificación del canal se puede realizar para las señales ACK/NACK por separado de las señales de datos y control (S221). Algunas de las señales de enlace de subida en las que se multiplexan las señales de datos y de control (S230) se pueden transmitir al enlace de subida mediante perforación (*puncturing*) (S240).

5 Como se describió anteriormente, la información de control que se puede transmitir junto con la información de datos es segmentada en dos tipos, es decir, señales ACK/NACK de enlace de subida para datos de enlace de bajada y otra información de control. Las señales ACK/NACK de enlace de subida para datos de enlace de bajada se transmiten únicamente cuando existen datos de enlace de bajada. Un equipo de usuario puede no saber si recibirá datos de enlace de bajada a pesar de que debe transmitir las señales ACK/NACK de enlace de subida. Por
10 consiguiente, el equipo de usuario segmenta los dos tipos de información de control entre sí y los transmite al enlace de subida junto con la información de datos. En lo sucesivo, con el fin de segmentar las señales ACK/NACK con respecto a las señales de control transmitidas por separado de las señales ACK/NACK, "señales de control" significarán aquellas señales distintas de las señales ACK/NACK. En una forma de realización más detallada, las señales de control pueden significar aquellas señales distintas de un indicador de rango/categoría (*rank indicator*) así como de las señales ACK/NACK. En otras palabras, en una forma de realización específica, las señales de control pueden incluir CQI y PMI. Sin embargo, puesto que la siguiente descripción se refiere a la disposición eficiente entre las señales de control, las señales de datos y las señales ACK/NACK, si las señales de control son aquellas señales distintas de las señales ACK/NACK, no se sugerirá su tipo detallado.

20 Cuando la información de datos se transmite al enlace de subida, la información de datos se puede transmitir junto con la información de control. También, la información de ACK/NACK se puede transmitir junto con la información de datos y la información de control. Además, se puede transmitir al enlace de subida sólo la información de datos y la información de ACK/NACK.

25 Se pueden transmitir secuencias de información de transmisión obtenidas para transmitir la información de datos multiplexada con la información de control o la información de ACK/NACK de acuerdo con el esquema de SC-FDMA. En este momento, las secuencias de información de transmisión se pueden mapear en una región de recursos de acuerdo con un procedimiento de mapeo tiempo-primero (*time-first*).

30 Por ejemplo, se supone que las secuencias de información se transmiten utilizando un bloque de recursos, es decir, doce (12) subportadoras OFDM y la información se transmite a través de una sub-trama. Además, se supone que una sub-trama incluye catorce (14) símbolos SC-FDMA y dos de los catorce símbolos SC-FDMS se utilizan como señales de referencia que son señales piloto. En este momento, el número de símbolos de modulación de la información que se pueden transmitir al enlace de subida pasa a ser de $12 \times 12 = 144$.

35 Se pueden transmitir 144 símbolos de secuencia de información a través de 12 subportadoras virtuales y 12 símbolos SC-FDMA. Esto se puede representar mediante una estructura de matriz de 12×12 denominada mapeador (*mapper*) de tiempo-frecuencia. Las secuencias de información a transmitir al enlace de subida se mapean una a una en base a los símbolos SC-FDMA. Esto se llama mapeo tiempo-primero (*time-first*) porque los símbolos SC-FDMA son segmentados temporalmente.
40

La figura 3 es un diagrama que ilustra un ejemplo de mapeo de secuencias de información según una forma de realización de la presente invención de acuerdo con un procedimiento de mapeo tiempo-primero (*time-first*), y la figura 4 y la figura 5 son diagramas que ilustran un procedimiento para transmitir información, la cual se mapea de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*) según se ilustra en la figura 3, de acuerdo con el esquema SC-FDMA.
45

La secuencias de información a transmitir al enlace de subida se pueden disponer temporalmente en el mapeador (*mapper*) de tiempo-frecuencia según se ilustra en la figura 3. En otras palabras, se mapean temporalmente 12 datos de información en una primera región de subportadora virtual, y luego se mapean temporalmente 12 datos de información posteriores en una segunda región de subportadora virtual.
50

Después de realizar el mapeo de tiempo-frecuencia de la forma anterior, las secuencias dispuestas sobre un eje de frecuencia según se ilustra en la figura 4 y la figura 5 son sometidas a la DFT y luego son insertadas en una banda de frecuencia deseada. Después, se realiza la IFFT y la inserción del CP para cada información de región de frecuencia, que puede ser transmitida como símbolos SC-FDMA. La figura 4 y la figura 5 ilustran un procedimiento
55

de generación y transmisión de símbolos SC-FDMA. La figura 4 ilustra un caso en el que se utiliza un CP normal, y la figura 5 ilustra un caso en el que se utiliza un CP extendido.

5 Cuando se transmiten los datos al enlace de subida, también se puede transmitir la información de control al mismo. En este momento, la información de control y la información de datos se multiplexan a través de la adaptación de la tasa de bits (*rate matching*). Sin embargo, la información de ACK/NACK se puede transmitir de tal manera que se sobrescribe en flujos de bits de la información de datos o símbolos en los que se multiplexa la información de datos y la información de control. En este caso, "se sobrescribe" significa que la información específica mapeada en la región de recursos es omitida y se mapea la región correspondiente. Además, "se sobrescribe" significa que la longitud de toda la información se mantiene igual incluso después de la inserción de la información específica. Este procedimiento de sobrescritura puede ser representado mediante perforación (*puncturing*).

10 En general, la información de control requiere una mayor fiabilidad que la información de datos. Para este fin, la información de control debe ser multiplexada o insertada cerca de la señal de referencia. En este caso, es posible obtener el efecto de rendimiento de estimación del canal, esperando de este modo una mejora del rendimiento.

15 Sin embargo, puesto que la información de ACK/NACK también requiere una alta fiabilidad en un receptor, si la información de control general se dispone cerca de la señal de referencia, se debería considerar la prioridad entre la información de control y las señales ACK/NACK.

20 Por consiguiente, se describirán como diversas formas de realización de la presente invención unos procedimientos para multiplexar flujos de bits de información de datos, flujos de bits de información de control, y secuencias de información de ACK/NACK a diferentes prioridades.

25 De acuerdo con una forma de realización de la presente invención, la información de control se multiplexa en serie con la información de datos, y se mapea con una región de multiplexación de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*) antes mencionado. En este caso, "se multiplexa en serie" significa que la información de datos se mapea con una secuencia correspondiente al resultado multiplexado directamente después de mapear la información de control con la secuencia, o viceversa. También, de acuerdo con una forma de realización de la presente invención, las señales ACK/NACK se disponen para su transmisión a través de ambos símbolos cercanos a un símbolo a través del cual se transmite la señal de referencia.

30 La figura 6 es un diagrama que ilustra un procedimiento para transmitir señales de enlace de subida de acuerdo con una forma de realización de la presente invención.

35 De acuerdo con esta forma de realización, cuando se multiplexa la información de control y la información de datos, se conectan en serie entre sí de modo que se mapean con símbolos SC-FDMS de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*) y luego se transmiten al enlace de subida. Si también se debe transmitir la información de ACK/NACK, entre los datos multiplexados en serie, los símbolos de modulación situados cerca de la señal de referencia son perforados (*punctured*) de manera que se insertan las señales ACK/NACK en los mismos. En la figura 6, un número de referencia 601 ilustra que las señales de datos y control se multiplexan en serie si no se transmiten las señales ACK/NACK. Un número de referencia 602 ilustra que las señales ACK/NACK se disponen mediante perforación (*puncturing*) de los datos multiplexados si las señales ACK/NACK se deben transmitir al enlace de subida. Además, un número de referencia 603 ilustra que las secuencias de información tales como el número de referencia 602 se mapean en la región de tiempo-frecuencia de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*). En el número de referencia 603 de la figura 6, se supone que la señal de referencia se transmite a través de una parte entre los índices de símbolo #3 y #4 y una parte entre los índices de símbolo #9 y #10.

40 Según se puede ser consciente de ello a partir del tipo de mapeo ilustrado en el número de referencia 603 de la figura 6, después de conectar en serie las señales de control con los datos y después multiplexarlas, se mapean en la región de tiempo-frecuencia de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*). Además, las señales ACK/NACK se pueden ajustar de tal manera que se sobrescriben en las señales de datos multiplexadas con dos símbolos (símbolos #3, 4, 9 y 10 en la Figura 6) a ambos lados de los símbolos SC-FDMA a los que se transmite la señal de referencia.

La figura 7 y la figura 8 son diagramas que ilustran un procedimiento para procesar una serie de datos de información de ACK/NACK a transmitir de acuerdo con una forma de realización de la presente invención.

En detalle, cuando el número de datos de información de ACK/NACK a transmitir es mayor que el número de subportadoras (de una región de frecuencia virtual) a la que se transmiten los datos antes y después de la señal de referencia, la información de ACK/NACK se puede transmitir a través de símbolos SC-FDMA adicionales además de los símbolos más cercanos a la señal de referencia. En la figura 7 y la figura 8, la información de ACK/NACK se transmite a través de símbolos adicionales en el orden de los símbolos cerca de los símbolos de referencia además de ambos símbolos cerca de los símbolos de referencia.

En este momento, los símbolos SC-FDMA existentes basados en la señal de referencia pueden no estar dispuestos simétricamente en función de una estructura de la sub-trama SC-FDMA del enlace de subida según se ilustra en la figura 8. En consecuencia, teniendo en cuenta esto, la información de ACK/NACK se debe insertar mediante perforación (*puncturing*).

Cuando la información de control se dispone en el eje de tiempo de acuerdo con la forma de realización mencionada anteriormente de la presente invención, la información de control y la información de datos se dispone en su debido orden para su mapeo en la región de recursos. Además, si la información de ACK/NACK se dispone cerca de la señal de referencia, la información de ACK/NACK se puede sobrescribir en la información de control así como la información de datos.

La figura 9 es un diagrama que ilustra que las señales ACK/NACK se insertan perforando (*puncturing*) las señales de control así como las señales de datos de acuerdo con otra forma de realización de la presente invención.

De acuerdo con esta forma de realización, puesto que la información de ACK/NACK es sustancialmente información de control, se da prioridad a los canales de información de control, de modo que el canal de información de control que tiene la prioridad más alta se dispone cerca de la señal de referencia para la protección de la estimación del canal mientras que los canales de información de control que tienen una prioridad relativamente baja se mapean secuencialmente en el eje de tiempo y se transmiten a continuación. En particular, en esta forma de realización, se supone que la información de ACK/NACK tiene mayor prioridad que la información de control. En este momento, la información de control y la información de datos se disponen secuencialmente en el eje de tiempo de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*) y luego se multiplexan. La información de ACK/NACK perfora (*punctures*) la información de datos/control situada cerca de la señal de referencia.

En detalle, un número de referencia 901 de la figura 9 ilustra que las señales de datos y de control se multiplexan si las señales ACK/NACK no necesitan ser transmitidas. El número de referencia 902 de la figura 9 ilustra que las señales de datos, control y las señales ACK/NACK se multiplexan si se deben transmitir las señales ACK/NACK. Además, un número de referencia 903 de la figura 9 ilustra que las señales de enlace de subida multiplexadas se mapean en la región de tiempo-frecuencia según se ilustra en el número de referencia 902.

Según se ilustra en el número de referencia 903 de la figura 9, se observa a partir de esta forma de realización que las señales ACK/NACK pueden perforar (*puncture*) las señales de control así como los datos ajustados (*matched*) cerca de la señal de referencia. De esta manera, si el mapeo de recursos se realiza dando prioridad a las señales de control, se puede obtener un buen efecto de estimación del canal puesto que la información de ACK/NACK se encuentra cerca de la señal de referencia. Por otra parte, puesto que un pequeño número de señales de control son perforadas (*punctured*) por las señales ACK/NACK, esto puede no afectar al rendimiento. En una forma de realización mostrada en la figura 9, las señales ACK/NACK pueden perforar (*puncture*) las señales de control/datos distribuidas uniformemente en el eje de frecuencia virtual. Es decir, si el número de subportadoras virtuales disponibles para la perforación (*puncturing*) anterior realizada por las señales ACK/NACK es "N" y el número de ACK/NACK a transmitir por cada símbolo SC-FDMA es "m", las señales ACK/NACK pueden perforar (*puncture*) las señales de control/datos distribuidas uniformemente que tienen el intervalo de "N/m" o equivalente.

Además, puesto que la información de control y la información de datos se multiplexan de manera simple, se puede formar un bloque de multiplexado de manera simple.

En lo sucesivo, se describirá un procedimiento completo de transmisión de señales de enlace de subida de acuerdo con las formas de realización mencionadas anteriormente de la presente invención. Por conveniencia de la descripción, este procedimiento se describirá con referencia a la figura 2.

5 Con el fin de transmitir las señales de enlace de subida de acuerdo con cada una de las formas de realización de la presente invención, el transmisor realiza la codificación del canal para cada una de las señales de datos, señales de control y señales ACK/NACK. La codificación del canal para cada una de las señales de enlace de subida se puede realizar de forma independiente según se ilustra en la figura 2.

10 En este momento, según se ilustra en la figura 2, el procedimiento de realizar la codificación del canal para las señales de datos puede incluir las etapas de segmentar un TB con CRC añadida para TB en una unidad de CB (S202), añadir una CRC para CB a los CBs segmentados (S203), realizar la codificación del canal para los datos con la CRC añadida para CB (S204), realizar la adaptación de la tasa de bits (*rate matching*) para los datos codificados del canal (S206), y realizar la concatenación de CB (S207).

15 La forma de realización de la presente invención sugiere que los datos codificados del canal y las señales de control sean multiplexados en serie. La multiplexación en serie significa que las señales de control se mapean con índices secuenciales directamente después de mapear las señales de datos con los mismos, o viceversa. Mientras tanto, las señales multiplexadas se pueden mapear secuencialmente dentro de una región de recursos específicos de acuerdo con el procedimiento de mapeo tiempo-primero (*time-first*), en el que la región de recursos específicos incluye una pluralidad de símbolos (por ejemplo, 12 símbolos SC-FDMA) y una pluralidad de subportadoras virtuales.

20 Además, en esta forma de realización de la presente invención, las señales ACK/NACK se disponen preferiblemente cerca de los símbolos a los que se transmite la señal de referencia, entre la pluralidad de símbolos.

25 Será evidente para los expertos en la técnica que la presente invención se puede realizar en otras formas específicas sin apartarse de las características esenciales de la invención. Por lo tanto, las formas de realización anteriores han de ser consideradas en todos los aspectos como ilustrativas y no restrictivas. El alcance de la invención debe ser determinado por medio de una interpretación razonable de las reivindicaciones adjuntas.

30 APLICABILIDAD INDUSTRIAL

Las formas de realización de la presente invención pueden aplicarse a diversos sistemas, que requieren la transmisión de señales de datos, la transmisión de señales de control, y la transmisión de señales ACK/NACK a través del enlace de subida, en adición al sistema 3GPP LTE.

REIVINDICACIONES

1. Un procedimiento para transmitir señales de enlace de subida que incluye un primer tipo de señales de control, un segundo tipo de señales de control y señales de datos en un sistema de comunicación móvil, comprendiendo el procedimiento:

mapear señales de referencia en unidades de dominio de tiempo predeterminadas que corresponden a unos primeros símbolos específicos de una región de recursos bidimensional que comprende una pluralidad de símbolos, en el que la región de recursos bidimensional comprende unas unidades de dominio de tiempo plurales en una primera dimensión y unas unidades de dominio de frecuencia plurales en una segunda dimensión;

multiplexar en serie (S230) el segundo tipo de señales de control y las señales de datos;

mapear secuencialmente (603, 903) las señales multiplexadas en serie con la región de recursos bidimensional;

mapear (603, 903) al menos algunas del primer tipo de señales de control con segundos símbolos específicos en ambas unidades de dominio de tiempo adyacentes a los primeros símbolos específicos sobrescribiendo una parte de las señales multiplexadas mapeadas con los segundos símbolos específicos;

realizar una transformada discreta de Fourier, DFT, (102) para las señales de enlace de subida mapeadas en la región de recursos bidimensional y recuperadas de la región de recursos bidimensional en una unidad de cada unidad de dominio de tiempo de la región de recursos bidimensional de acuerdo con cada índice de la pluralidad de unidades de dominio de frecuencia;

realizar una transformada rápida de Fourier inversa, IFFT, (103) para las señales de enlace de subida a las que se ha realizado la DFT y adjuntarles un prefijo cíclico, CP; y

transmitir las señales de enlace de subida adjuntas con el CP como símbolos de acceso multiplexado por división de frecuencia de portadora única, SC-FDMA, y transmitir las señales de referencia; y

en el que el primer tipo de señales de control comprende información de ACK/NACK, y el segundo tipo de señales de control comprende información de control distinta de un indicador de rango, RI, y la información de ACK/NACK.

2. El procedimiento de la reivindicación 1, en el que la multiplexación se realiza de manera que el segundo tipo de señales de control se colocan primero en la señal multiplexada, luego se colocan las señales de datos después del segundo tipo de señales de control en las señales multiplexadas.

3. El procedimiento de la reivindicación 1 o 2, en el que las señales multiplexadas son mapeadas con la región de recursos bidimensional en una primera dirección en un dominio de frecuencia en cada uno de la pluralidad de símbolos, y en el que al menos algunas del primer tipo de señales de control son mapeadas con los segundos símbolos específicos en una segunda dirección en el dominio de frecuencia, la segunda dirección es opuesta a la primera dirección.

4. El procedimiento de una cualquiera de las reivindicaciones 1 a 3, en el que la parte de las señales multiplexadas sobrescritas por el primer tipo de señales de control incluye una o más del segundo tipo de señales de control y las señales de datos.

5. El procedimiento de una cualquiera de las reivindicaciones 1 a 4, que comprende además transmitir las señales de referencia, el primer tipo de señales de control, el segundo tipo de señales de control y las señales de datos en un canal de enlace de subida desde un equipo de usuario, UE, a una estación base.

6. El procedimiento de una cualquiera de las reivindicaciones 2 a 5, en el que una unidad de dominio de tiempo corresponde al símbolo SC-FDMA y una unidad de dominio de frecuencia corresponde a una subportadora virtual.

7. El procedimiento de una cualquiera de las reivindicaciones 1 a 6, en el que el segundo tipo de señales de control comprende un indicador de calidad de canal, CQI, y un índice de matriz de precodificación, PMI.

8. Un aparato de comunicaciones que transmite señales de enlace de subida que incluyen un primer tipo de señales de control, un segundo tipo de señales de control y señales de datos para un sistema de comunicación móvil, comprendiendo el aparato:

un multiplexor configurado para multiplexar en serie (S230) el segundo tipo de señales de control y las señales de datos;

un mapeador configurado para:

mapear (603, 903) señales de referencia en unidades de dominio de tiempo predeterminadas que corresponden a unos primeros símbolos específicos de una región de recursos bidimensional que comprende una pluralidad de símbolos, en el que la región de recursos bidimensional comprende unas unidades de dominio de tiempo plurales en una primera dimensión y unas unidades de dominio de frecuencia plurales en una segunda dimensión,

mapear secuencialmente (603, 903) las señales multiplexadas en serie con la región de recursos bidimensional, mapear (603, 903) al menos algunas del primer tipo de señales de control con segundos símbolos específicos en ambas unidades de dominio de tiempo adyacentes a los primeros símbolos específicos sobrescribiendo una parte de las señales multiplexadas mapeadas con los segundos símbolos específicos, y

medios configurados para

realizar una transformada discreta de Fourier, DFT, (102) para las señales de enlace de subida mapeadas en la región de recursos bidimensional y recuperadas de la región de recursos bidimensional en una unidad de cada unidad de dominio de tiempo de la región de recursos bidimensional de acuerdo con cada índice de la pluralidad de unidades de dominio de frecuencia;

realizar una transformada rápida de Fourier inversa, IFFT, (103) para las señales de enlace de subida a las que se ha realizado la DFT y adjuntarles un prefijo cíclico, CP; y

un transmisor configurado para

transmitir las señales de enlace de subida adjuntas con el CP como símbolos de acceso multiplexado por división de frecuencia de portadora única, SC-FDMA, y transmitir las señales de referencia; y

en el que el primer tipo de señales de control comprende información de ACK/NACK, y el segundo tipo de señales de control comprende información de control distinta de un indicador de rango, RI, y la información de ACK/NACK.

9. El aparato de la reivindicación 8, en el que el multiplexor está configurado para colocar el segundo tipo de señales de control primero en las señales multiplexadas, luego se colocan las señales de datos después del segundo tipo de señales de control en la señal multiplexada.

10. El aparato de la reivindicación 8 o 9, en el que el mapeador está configurado para mapear las señales multiplexadas con la región de recursos bidimensional en una primera dirección en un dominio de frecuencia en cada uno de la pluralidad de símbolos, y para mapear al menos algunas del primer tipo de señales de control con los segundos símbolos específicos en una segunda dirección en el dominio de frecuencia, siendo la segunda dirección opuesta a la primera dirección.

11. El aparato de una cualquiera de las reivindicaciones 8 a 10, en el que la parte de las señales multiplexadas sobrescritas por el primer tipo de señales de control incluye una o más del segundo tipo de señales de control y las señales de datos.

12. El aparato de una cualquiera de las reivindicaciones 8 a 11, en el que el transmisor está configurado para transmitir las señales de referencia, el primer tipo de señales de control, el segundo tipo de señales de control y las señales de datos en un canal de enlace de subida desde un equipo de usuario, UE, a una estación base.

13. El aparato de una cualquiera de las reivindicaciones 8 a 12, en el que una unidad de dominio de tiempo corresponde al símbolo SC-FDMA, y una unidad de dominio de frecuencia corresponde a una subportadora virtual, y/o en el que el segundo tipo de señales de control comprenden un indicador de calidad de canal, CQI, y un índice de matriz de precodificación, PMI.

FIG. 1

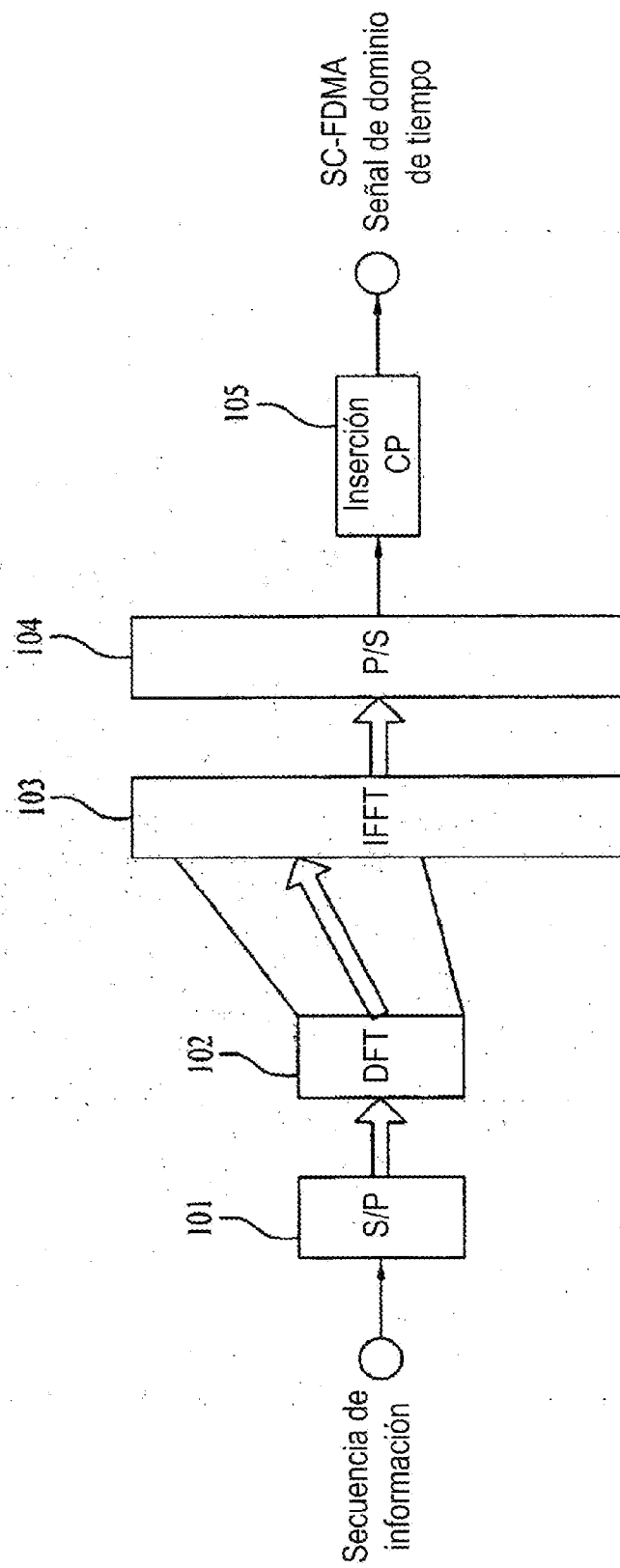


FIG. 2

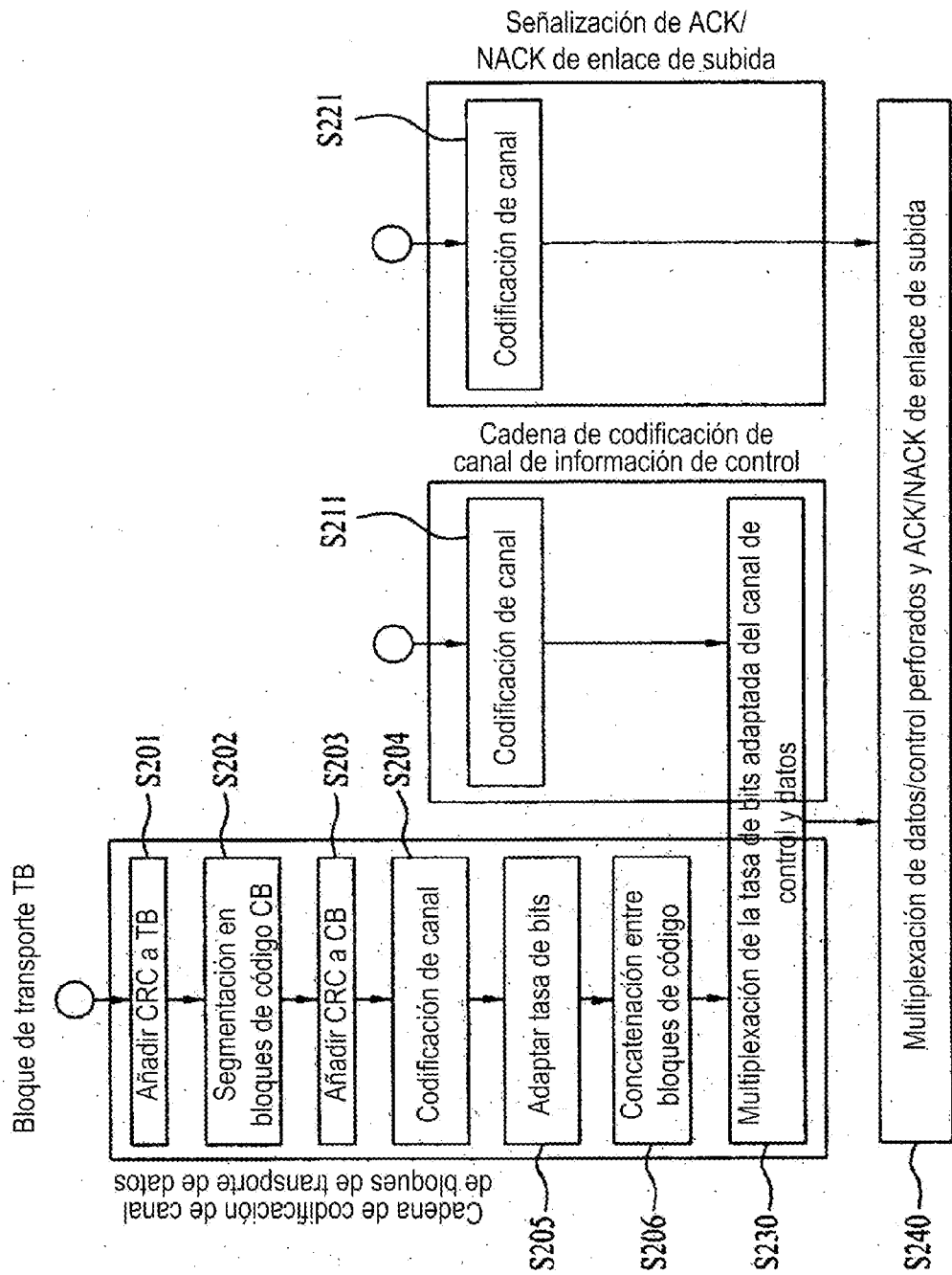


FIG. 3

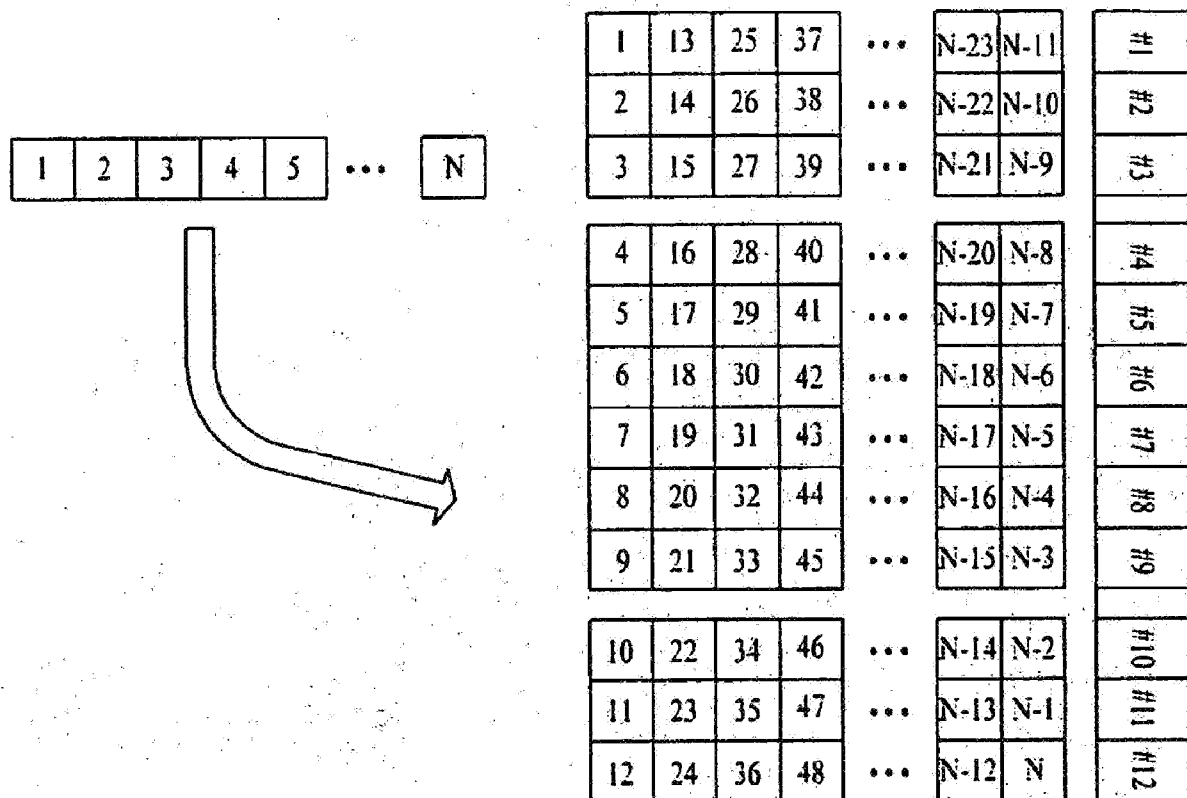


FIG. 4

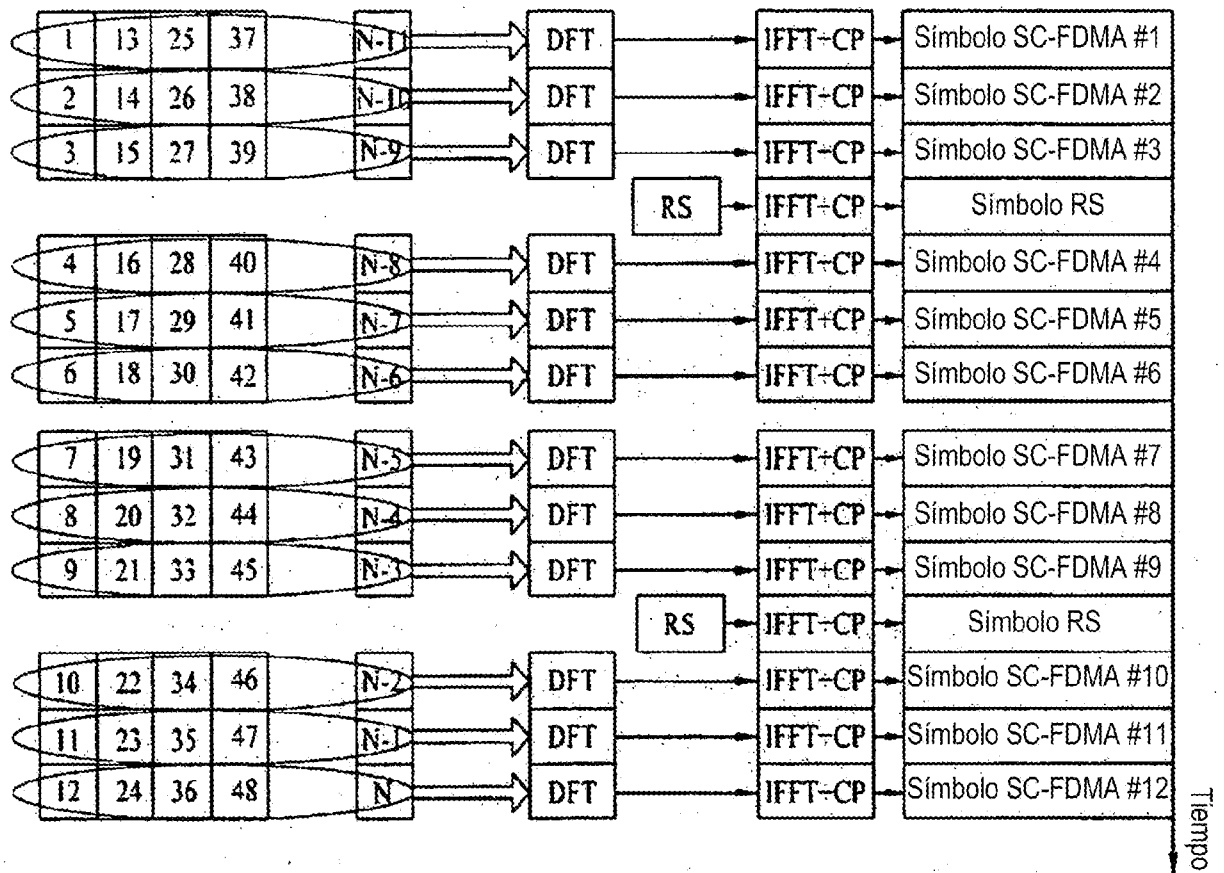


FIG. 5

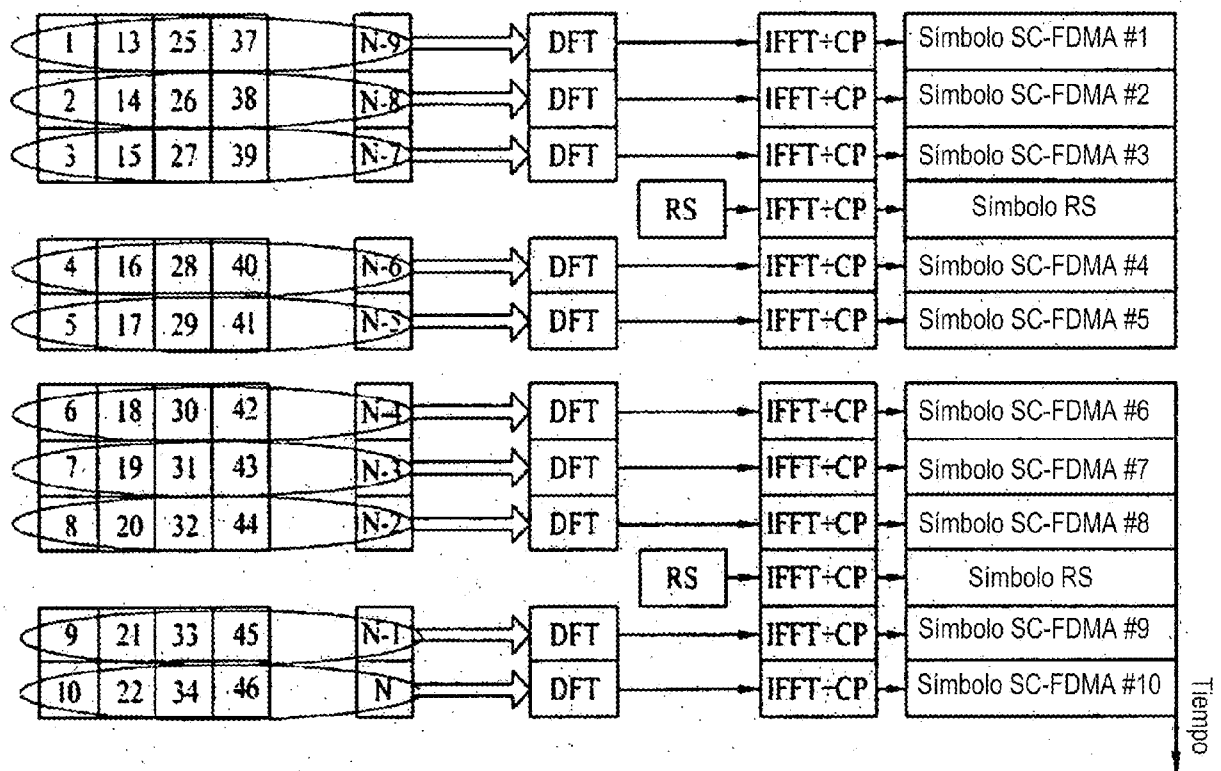


FIG. 6

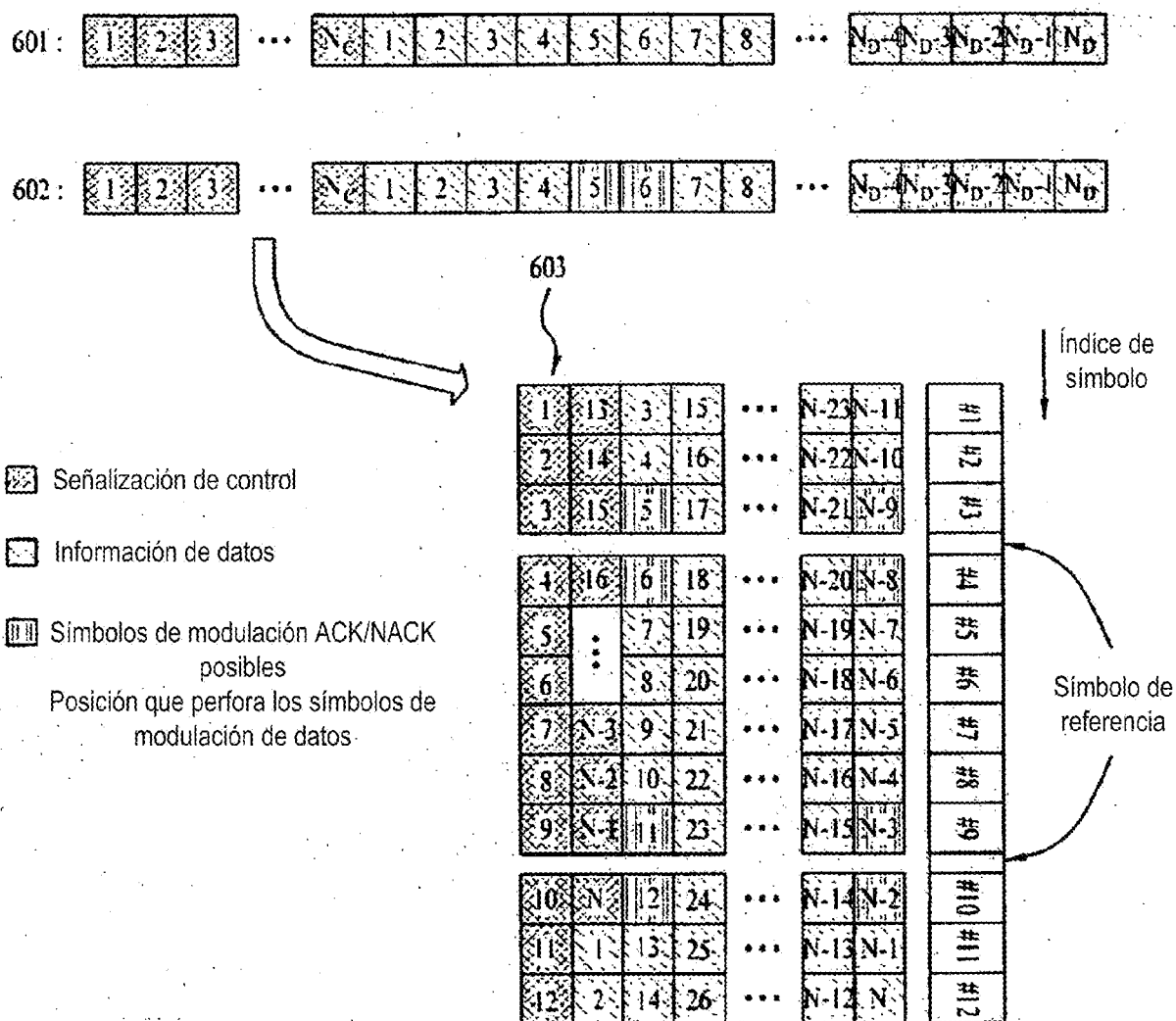


FIG. 7

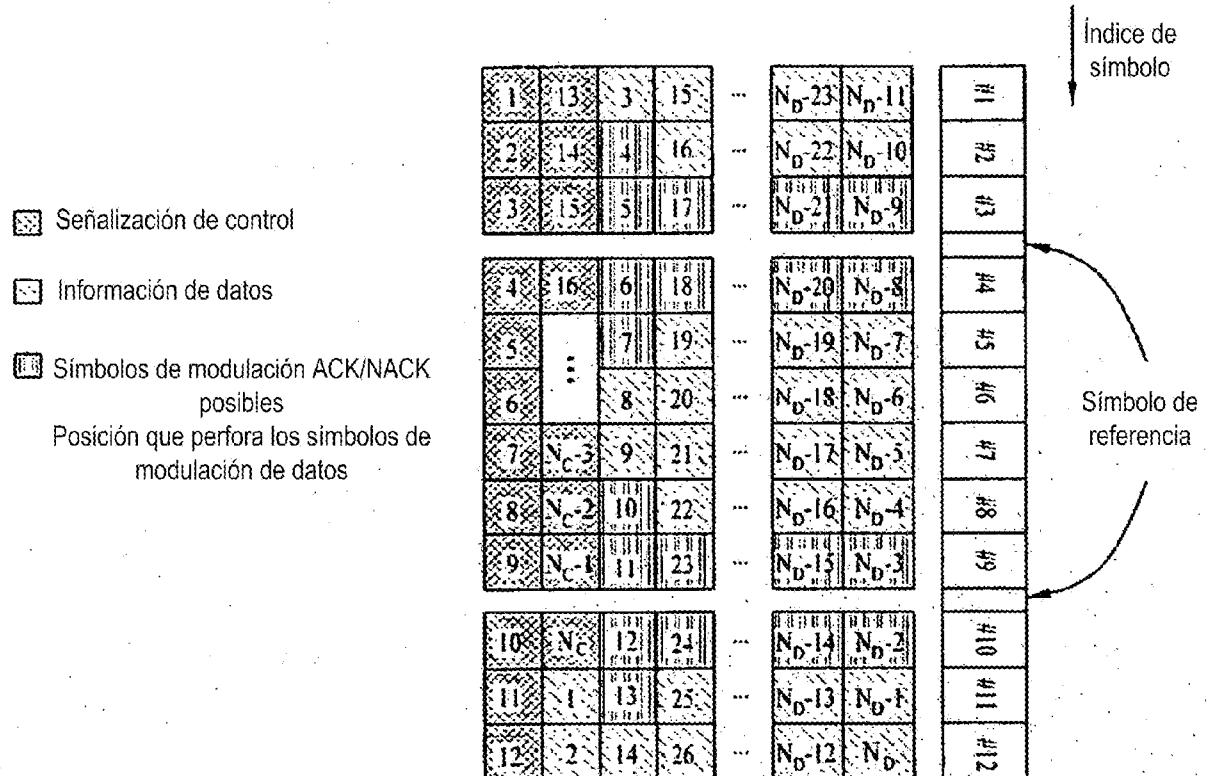


FIG. 8

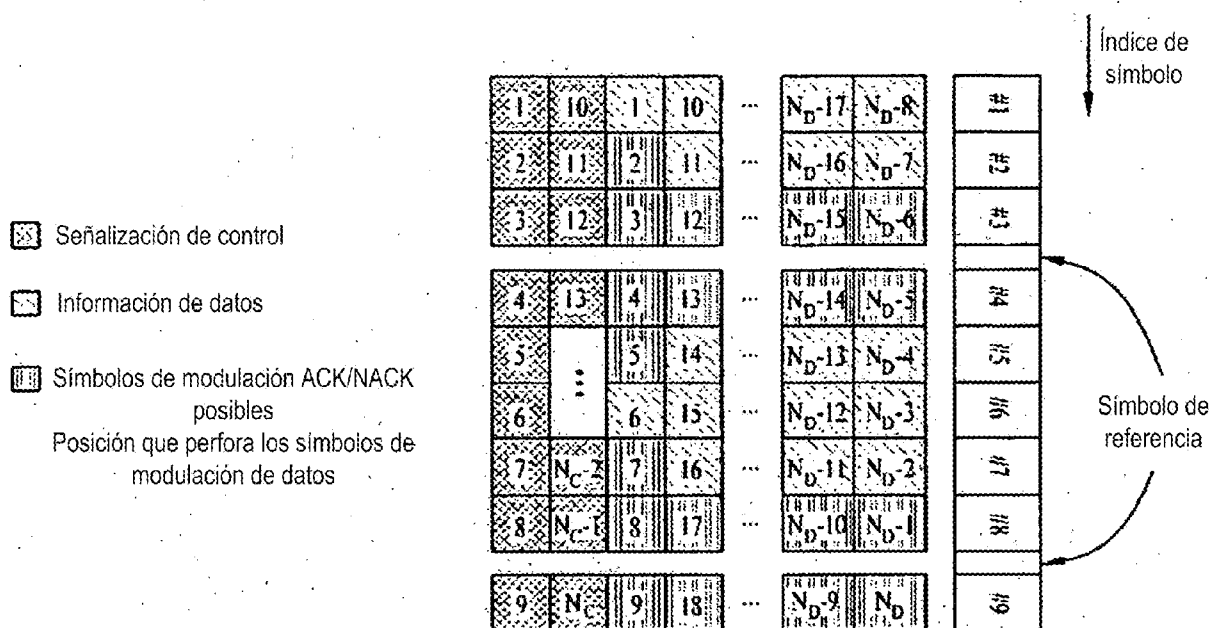


FIG. 9

