

19



OFICINA ESPAÑOLA DE
PATENTES Y MARCAS

ESPAÑA



11 Número de publicación: **2 957 483**

51 Int. Cl.:

H04N 19/463 (2014.01)

H04N 19/503 (2014.01)

H04N 19/70 (2014.01)

H04N 19/196 (2014.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

96 Fecha de presentación y número de la solicitud europea: **10.09.2012 E 20169278 (7)**

97 Fecha y número de publicación de la concesión europea: **23.08.2023 EP 3700214**

54 Título: **Procedimiento de descodificación predictiva de vídeo en movimiento**

30 Prioridad:

18.10.2011 JP 2011228758

01.11.2011 JP 2011240334

45 Fecha de publicación y mención en BOPI de la traducción de la patente:

19.01.2024

73 Titular/es:

NTT DOCOMO, INC. (100.0%)
11-1, Nagatacho 2-chome, Chiyoda-ku
Tokyo 100-6150, JP

72 Inventor/es:

BOON, CHOONG SENG;
SUZUKI, YOSHINORI y
TAN, THIEW KENG

74 Agente/Representante:

BERTRÁN VALLS, Silvia

ES 2 957 483 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín Europeo de Patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre Concesión de Patentes Europeas).

DESCRIPCIÓN

Procedimiento de decodificación predictiva de vídeo en movimiento

5 **Campo técnico**

La presente invención se refiere a un procedimiento, dispositivo y programa de codificación predictiva de vídeo, y a un procedimiento, dispositivo y programa de decodificación predictiva de vídeo, y más particularmente, a una descripción en una memoria intermedia para imágenes de referencia que van a usarse en la codificación predictiva inter-tramas.

10

Técnica anterior

Se usan tecnologías de codificación de compresión para la transmisión y el almacenamiento eficientes de datos de vídeo. Las técnicas definidas en MPEG-1 a 4 e ITU (International Telecommunication Union) H.261 a H.264 se usan comúnmente para datos de vídeo.

15

En estas técnicas de codificación, una imagen como objetivo de codificación se divide en una pluralidad de bloques y después se lleva a cabo un procedimiento de codificación y un procedimiento de decodificación para cada bloque. Los procedimientos de codificación predictiva tal como se describen a continuación se usan con el fin de mejorar la eficiencia de la codificación. En la codificación predictiva intra-tramas, se genera una señal predicha usando una señal de imagen adyacente anteriormente reproducida (una señal reconstruida, reconstruida a partir de datos de imagen comprimidos en el pasado) presente en la misma trama como un bloque objetivo, y después se codifica una señal residual obtenida restando la señal predicha de una señal del bloque objetivo. En la codificación predictiva inter-tramas, se busca un desplazamiento de señal con referencia a una señal de imagen anteriormente reproducida presente en una trama diferente de un bloque objetivo, se genera una señal predicha con compensación para el desplazamiento, y se codifica una señal residual obtenida restando la señal predicha de la señal del bloque objetivo. La imagen anteriormente reproducida usada para referencia para la búsqueda de movimiento y compensación se denomina imagen de referencia.

20

25

30

En la codificación predictiva inter-tramas de H.264, la señal predicha para el bloque objetivo se selecciona realizando la búsqueda de movimiento con referencia a una pluralidad de imágenes de referencia que se han codificado y después reproducido en el pasado, y definiendo una señal de imagen con el menor error como señal predicha óptima. Se calcula una diferencia entre la señal de píxel del bloque objetivo y esta señal predicha óptima y después se somete a una transformada de coseno discreta, cuantificación y codificación por entropía. Al mismo tiempo, también se codifica información sobre la imagen de referencia de la que se deriva la señal predicha óptima para el bloque objetivo (que se denominará "índice de referencia") e información sobre la región de la imagen de referencia de la que se deriva la señal predicha óptima (que se denominará "vector de movimiento"). En H.264, las imágenes reproducidas se almacenan como de cuatro a cinco imágenes de referencia en una memoria de trama o memoria intermedia de imágenes reproducidas (o memoria intermedia de imágenes decodificadas, que también se denominará "DPB").

35

40

Un procedimiento general para la gestión de una pluralidad de imágenes de referencia es una técnica de liberación, a partir de la memoria intermedia, de una región ocupada por la imagen de referencia más antigua (es decir, una imagen que se ha almacenado en la memoria intermedia durante el mayor periodo de tiempo) de una pluralidad de imágenes reproducidas, y almacenar una imagen reproducida que se ha decodificado en último lugar, como imagen de referencia. Por otro lado, la bibliografía no de patente 1 a continuación divulga un procedimiento de gestión de imágenes de referencia para preparar de manera flexible imágenes de referencia óptimas para una imagen objetivo, con el fin de potenciar la eficiencia de la predicción inter-tramas.

45

50

De acuerdo con la bibliografía no de patentes 1, se añade información de descripción de memoria intermedia para describir una pluralidad de imágenes de referencia que van a almacenarse en la memoria intermedia a datos codificados de cada imagen objetivo, y después se codifica. Los identificadores de las imágenes de referencia necesarios para procesar (codificar o decodificar) la imagen objetivo y las imágenes posteriores se describen en esta información de descripción de memoria intermedia. En un dispositivo de codificación o un dispositivo de decodificación, la memoria intermedia se gestiona de modo que se almacenan imágenes reproducidas designadas en la memoria intermedia (memoria de trama), de acuerdo con la información de descripción de memoria intermedia. Por otro lado, cualquier imagen reproducida no designada se elimina de la memoria intermedia.

55

60

La información de descripción de memoria intermedia sobre cada imagen objetivo puede enviarse añadiéndose a la cabecera de datos comprimidos de cada imagen objetivo, o fragmentos de información de descripción de memoria intermedia sobre una pluralidad de imágenes objetivo pueden enviarse juntos como parte de información de PPS (conjunto de parámetros de imagen) que porta parámetros del procedimiento de decodificación aplicados en común. La figura 15 es un diagrama esquemático que muestra la información de descripción de memoria intermedia descrita en un PPS. Aunque el PPS contiene información además de la información de descripción de memoria intermedia, la otra información se omite en el presente documento. En la información 1510 de PPS se describen el número 1511 de descripciones de memoria intermedia (cada una de las cuales también se mencionará a continuación en el presente documento "BD"), y tantos fragmentos (1520, 1522, 1524) de información sobre las BD como el número. En la

65

información sobre cada BD (la k-ésima BD se denominará $BD[k]$) se describen el número 1530 de imágenes de referencia almacenadas en la memoria intermedia e información (1531, 1532) para identificar qué imagen de referencia tiene que almacenarse. La información usada para identificar cada imagen de referencia es un POC (recuento de salida de imagen) indicativo de un orden de salida de la imagen al exterior. En el presente documento, en lugar del uso directo del número de POC, se describe el $\Delta POC_{k,j}$ (la j-ésima componente en la k-ésima BD) que es una diferencia entre el número de POC de la imagen de referencia y el número de POC de la imagen objetivo de procesamiento. También se envía $D_ID_{k,j}$, que es indicativo de la dependencia con respecto a la imagen de referencia de otras imágenes. Cuanto menor es el valor de $D_ID_{k,j}$, más imágenes hay para las que la reproducción depende de la imagen de referencia; por otro lado, cuanto mayor es este valor, menor es la influencia sobre otras imágenes. Si $D_ID_{k,j}$ de una imagen de referencia es el mayor valor, la imagen de referencia no se necesita para la reproducción de otras imágenes y por lo tanto no tiene que almacenarse como imagen de referencia. En resumen, la tecnología convencional está configurada para enviar la descripción de memoria intermedia $BD[k]$ en forma de la información del valor ($\#\Delta POC_k$) indicativo del número de imágenes de referencia y $\{\Delta POC_{k,j}, D_ID_{k,j}\}$ para cada una del número de imágenes de referencia, desde el lado de transmisión hasta el lado de recepción.

La figura 16 muestra un estado de imágenes objetivo e imágenes de referencia en la memoria intermedia DPB en el procesamiento de las imágenes objetivo respectivas. Un número de POC para identificar una imagen se escribe en cada celda. Por ejemplo, la fila 1610 significa que en el procesamiento (codificación o decodificación) de una imagen objetivo con $POC=32$, se almacenan imágenes de referencia con $POC=18, 20, 22$ y 24 en la DPB. La figura 17 muestra la información de descripción de memoria intermedia obtenida aplicando la tecnología convencional a la figura 16. Cada una de celdas debajo de 1704 indica un valor de $\Delta POC_{k,j}$.

Lista de referencias

Bibliografía no de patentes

Bibliografía no de patentes 1: Rickard Sjöberg, Jonatan Samuelsson, "Absolute signaling of reference pictures", Joint Collaborative Team on Video Coding, JCTVC-F493, Torino, 2011. Bibliografía no de patentes 2: Rickard Sjöberg *et al*, "Absolute signaling of reference pictures", Joint Video Team (JVT) DE MPEG DE ISO/IEC Y VCEG DE ITU-T (ISO/IEC/JTC1/SC29/WG11 Y SG16 DE ITU-T Q6), n.º M20923, 18 de julio de 2011 (18-01-2011), páginas 1-15. La bibliografía no de patente 2 describe que imágenes que deben estar disponibles para referencia se describen de manera absoluta en la cabecera de sector.

Sumario de la invención

Problema técnico

En la codificación y decodificación de vídeo, resulta común hacer referencia a una imagen idéntica por una pluralidad de imágenes objetivo. En otras palabras, la misma imagen de referencia puede usarse múltiples veces (de manera repetida). A partir de la figura 16 se observa que a la imagen de referencia con $POC=32$ encerrada dentro de la línea discontinua 1603 se le hace referencia por las imágenes objetivo con $POC=28, 26, 30, 25, 27, 29$ y 31 . También se observa a partir de los valores en las celdas respectivas debajo de 1602 en la figura 16 que las imágenes de referencia con $POC=22, 24, 28, 26$ y 30 también se usan múltiples veces.

Sin embargo, en la información de descripción de memoria intermedia basada en la tecnología convencional, $\Delta POC_{k,j}$ se determina independientemente en cada $BD[k]$, y por este motivo, incluso para la misma imagen de referencia, $\Delta POC_{k,j}$ de la misma se describe en cada $BD[k]$; por lo tanto, la misma información debe transmitirse y recibirse de manera repetida, a pesar de ser la misma que la información anteriormente transmitida y recibida. Esto se explicará usando el ejemplo de la figura 16 y la figura 17. Los valores en las celdas respectivas encerradas dentro de la línea discontinua 1705 corresponden a los números de POC de las celdas respectivas encerradas dentro de la línea discontinua 1603 en la figura 16. Aunque todos los valores en la línea discontinua 1603 representan la imagen de referencia con $POC=32$, todos los valores de $\Delta POC_{k,j}$ en la línea discontinua 1705 son diferentes. Dado que estos valores de $\Delta POC_{k,j}$ son ampliamente diferentes, es necesario codificarlos usando muchos bits. Por lo tanto, la tecnología convencional tiene un problema en cuanto a que la misma información tiene que transmitirse y recibirse de manera repetida usando muchos bits, con el fin de transmitir la información de descripción de memoria intermedia.

Solución al problema

Con el fin de resolver el problema anterior, la presente invención proporciona un procedimiento de decodificación predictiva de vídeo tal como se define en la reivindicación 1. En el presente documento, también se describe un dispositivo de codificación predictiva de vídeo que comprende: medios de entrada que implementan la entrada de una pluralidad de imágenes que constituyen una secuencia de vídeo, medios de codificación que realizan una codificación predictiva de una imagen objetivo para generar datos de imagen comprimidos, usando como imágenes de referencia una pluralidad de imágenes que se han codificado y después decodificado y reproducido en el pasado, medios de reconstrucción que decodifican los datos de imagen comprimidos para reconstruir una imagen reproducida, medios

de almacenamiento de imagen que almacenan al menos una imagen reproducida mencionada anteriormente como imagen de referencia que va a usarse para la codificación de una imagen posterior, y medios de gestión de memoria intermedia que controlan los medios de almacenamiento de imagen, donde (antes del procesamiento de la imagen objetivo), los medios de gestión de memoria intermedia controlan los medios de almacenamiento de imagen basándose en la información de descripción de memoria intermedia descodificada BD[k] relacionada con una pluralidad de imágenes de referencia que van a usarse en la codificación predictiva de la imagen objetivo y, al mismo tiempo, los medios de gestión de memoria intermedia codifican la información de descripción de memoria intermedia BD[K], con referencia a información de descripción de memoria intermedia BD[m] para otra imagen distinta de la imagen objetivo y, posteriormente añaden los datos codificados de la misma a los datos de imagen comprimidos.

En el presente documento, también se describe un dispositivo de descodificación predictiva de vídeo que comprende: medios de entrada que implementan la entrada de datos de imagen comprimidos para cada una de una pluralidad de imágenes que constituyen una secuencia de vídeo, los datos de imagen comprimidos que contienen datos resultantes de la codificación predictiva usando una pluralidad de imágenes de referencia, que se han descodificado y reproducido en el pasado, y datos codificados de la información de descripción de memoria intermedia BD[K] relacionada con la pluralidad de imágenes de referencia, medios de reconstrucción que descodifican los datos de imagen comprimidos para reconstruir una imagen reproducida, medios de almacenamiento de imagen que almacenan al menos una imagen reproducida mencionada anteriormente como imagen de referencia que va a usarse para la descodificación de una imagen posterior, y medios de gestión de memoria intermedia que controlan los medios de almacenamiento de imagen, donde (antes de la reconstrucción de la imagen reproducida), los medios de gestión de memoria intermedia descodifican los datos codificados de la información de descripción de memoria intermedia BD[k] para la imagen reproducida, con referencia a información de descripción de memoria intermedia BD[m] para otra imagen distinta de la imagen reproducida, y después controlan los medios de almacenamiento de imagen basándose en la información de descripción de memoria intermedia BD[k] descodificada.

Efectos de la invención

Los procedimientos de codificación y descodificación de la información de descripción de memoria intermedia de acuerdo con la presente invención hacen uso de la propiedad de usar de manera repetida la misma imagen de referencia en los procedimientos de codificación y descodificación predictiva para una pluralidad de imágenes, de modo que se usa la correlación entre fragmentos de información de descripción de memoria intermedia BD[k] usada para diferentes imágenes, con el fin de reducir la información redundante, logrando así el efecto de codificar de manera eficiente la información de descripción de memoria intermedia. Además, la información específica para cada imagen de referencia (información de dependencia) es la misma que la de la imagen a la que se hace referencia y por lo tanto la información puede heredarse tal cual, logrando así la ventaja de no necesitar codificarla y descodificarla de nuevo.

Breve descripción de los dibujos

La figura 1 es un diagrama de bloques que muestra un dispositivo de codificación predictiva de vídeo de acuerdo un modo de realización de la presente invención.

La figura 2 es un diagrama de bloques que muestra un dispositivo de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.

La figura 3 es un diagrama de flujo que muestra un procedimiento de gestión de memoria intermedia en el dispositivo de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.

La figura 4 es un diagrama de flujo que muestra un procedimiento de gestión de memoria intermedia en el dispositivo de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.

La figura 5 es una tabla que muestra la información de descripción de memoria intermedia generada mediante el procedimiento de gestión de memoria intermedia usado en un modo de realización de la presente invención.

La figura 6 es un diagrama de flujo que muestra un procedimiento de codificación de información de descripción de memoria intermedia en el dispositivo de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.

La figura 7 es un diagrama de flujo que muestra un procedimiento de descodificación de información de descripción de memoria intermedia en el dispositivo de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.

La figura 8 es un diagrama esquemático que muestra la información de descripción de memoria intermedia descrita en un PPS generado mediante un modo de realización de la presente invención.

La figura 9 es otro ejemplo que muestra un estado de imágenes objetivo e imágenes de referencia en la memoria intermedia DPB en el procesamiento de las imágenes objetivo respectivas.

- 5 La figura 10 es un diagrama de flujo que muestra un procedimiento de codificación de información de descripción de memoria intermedia en el dispositivo de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención referente al ejemplo de la figura 9.
- 10 La figura 11 es un diagrama de flujo que muestra un procedimiento de descodificación de información de descripción de memoria intermedia en el dispositivo de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención referente al ejemplo de la figura 9.
- 15 La figura 12 es un diagrama esquemático que muestra la información de descripción de memoria intermedia descrita en un PPS generado mediante un modo de realización de la presente invención referente al ejemplo de la figura 9.
- La figura 13 es un dibujo que muestra una configuración de hardware de un ordenador para ejecutar un programa grabado en un medio de grabación.
- 20 La figura 14 es una vista en perspectiva de un ordenador para ejecutar un programa almacenado en un medio de grabación.
- La figura 15 es un diagrama esquemático que muestra la información de descripción de memoria intermedia descrita en un PPS mediante la tecnología convencional.
- 25 La figura 16 es un ejemplo que muestra un estado de imágenes objetivo e imágenes de referencia en la memoria intermedia DPB en el procesamiento de las imágenes objetivo respectivas.
- La figura 17 es una tabla que muestra la información de descripción de memoria intermedia obtenida a partir del ejemplo de la figura 16, basándose en la tecnología convencional.
- 30 La figura 18 es un diagrama de flujo que muestra un procedimiento de codificación directa de números de POC de la información de descripción de memoria intermedia en el dispositivo de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.
- 35 La figura 19 es un diagrama de flujo que muestra un procedimiento de descodificación directa de números de POC de la información de descripción de memoria intermedia en el dispositivo de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.
- La figura 20 es una tabla que muestra la información de descripción de memoria intermedia obtenida a partir del ejemplo de la figura 9, basándose en la tecnología convencional.
- 40 La figura 21 es una tabla que muestra la información de descripción de memoria intermedia obtenida a partir del ejemplo de la figura 20, basándose en un procedimiento de gestión de memoria intermedia usado en un modo de realización de la presente invención.
- 45 La figura 22 es un diagrama de flujo que muestra otro procedimiento de implementación diferente del procedimiento de la figura 6 sobre el procedimiento de codificación de información de descripción de memoria intermedia en el dispositivo de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.
- 50 La figura 23 es un diagrama de flujo que muestra otro procedimiento de implementación diferente del procedimiento de la figura 7 sobre el procedimiento de descodificación de información de descripción de memoria intermedia en el dispositivo de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención.
- 55 La figura 24 es un diagrama esquemático que muestra la información de descripción de memoria intermedia descrita en un PPS generado mediante el procedimiento de codificación de información de descripción de memoria intermedia mediante un modo de realización de la presente invención basándose en la figura 22.

55 **Modos de realización de la invención**

A continuación se describirán modos de realización de la presente invención usando las figuras 1 a 24.

- 60 La figura 1 es un diagrama de bloques que muestra un dispositivo 100 de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención. Tal como se muestra en la figura 1, el dispositivo 100 de codificación predictiva de vídeo está dotado de un terminal 101 de entrada, una unidad 102 de división de bloques, una unidad 103 de generación de señal predicha, una memoria 104 de trama (o memoria intermedia, que también se denominará DPB), una unidad 105 de resta, una unidad 106 de transformación, una unidad 107 de cuantificación, una unidad 108 de cuantificación inversa, una unidad 109 de transformación inversa, una unidad 110 de adición, una unidad 111 de codificación por entropía, un terminal 112 de salida, y una unidad 114 de gestión de memoria intermedia.
- 65 La unidad 105 de resta, unidad 106 de transformación y unidad 107 de cuantificación corresponden a los "medios de

codificación” descritos en el alcance de las reivindicaciones. La unidad 108 de cuantificación inversa, unidad 109 de transformación inversa y unidad 110 de adición corresponden a los “medios de reconstrucción” descritos en el alcance de las reivindicaciones.

5 Con respecto al dispositivo 100 de codificación predictiva de vídeo configurado tal como se describió anteriormente, a continuación se describirá el funcionamiento del mismo. Se alimenta una señal de vídeo que consiste en una pluralidad de imágenes al terminal 101 de entrada. Se divide una imagen de un objetivo de codificación en una pluralidad de regiones por la unidad 102 de división de bloques. En el modo de realización de acuerdo con la presente invención, la imagen objetivo se divide en bloques que consisten cada uno en 8x8 píxeles, pero puede dividirse en bloques de cualquier tamaño o forma distintos de los anteriores. Después se genera una señal predicha para una región como objetivo de un procedimiento de codificación (que se denominará a continuación en el presente documento bloque objetivo). El modo de realización de acuerdo con la presente invención emplea dos tipos de procedimientos de predicción, la predicción inter-tramas y la predicción intra-tramas.

15 En la predicción inter-tramas, se usan imágenes reproducidas que se han codificado y posteriormente reconstruido en el pasado como imágenes de referencia y se determina, a partir las imágenes de referencia, información de movimiento para proporcionar la señal predicha con la menor diferencia a partir del bloque objetivo. Dependiendo de las situaciones, también puede permitirse subdividir el bloque objetivo en subregiones y determinar un procedimiento de predicción inter-tramas para cada una de las subregiones. En este caso, el procedimiento de división más eficiente para todo el bloque objetivo y la información de movimiento de cada subregión pueden determinarse mediante los diversos procedimientos de división. En el modo realización de acuerdo con la presente invención, la operación se lleva a cabo en la unidad 103 de generación de señal predicha, se alimenta el bloque objetivo a través de la línea L102, y se alimentan las imágenes de referencia a través de L104. Las imágenes de referencia que van a usarse en el presente documento son una pluralidad de imágenes que se han codificado y reconstruido en el pasado. Los detalles son los mismos que en el procedimiento de H.264 que es la tecnología convencional. La información de movimiento y el procedimiento de división de subregiones determinados tal como se describió anteriormente se alimentan a través de la línea L112 a la unidad 111 de codificación por entropía para codificarse por la misma y después se emiten los datos codificados desde el terminal 112 de salida. Información (índice de referencia) indicativa de qué imagen de referencia, de la pluralidad de imágenes de referencia, se deriva la señal predicha también se envía a través de la línea L112 a la unidad 111 de codificación por entropía. En el modo de realización de acuerdo con la presente invención, se almacenan de tres a seis imágenes reproducidas en la memoria 104 de trama que van a usarse como imágenes de referencia. La unidad 103 de generación de señal predicha deriva señales de imagen de referencia de la memoria 104 de trama, basándose en las imágenes de referencia e información de movimiento, que corresponden al procedimiento de división de subregiones y cada subregión, y genera la señal predicha. La señal predicha inter-tramas generada de esta manera se alimenta a través de la línea L103 a la unidad 105 de resta.

En la predicción intra-tramas, se genera una señal predicha intra-tramas usando valores de píxeles anteriormente reproducidos espacialmente adyacentes al bloque objetivo. Específicamente, la unidad 103 de generación de señal predicha deriva señales de píxeles anteriormente reproducidas en la misma trama que el bloque objetivo a partir de la memoria 104 de trama y extrapola estas señales para generar la señal predicha intra-tramas. La información sobre el procedimiento de extrapolación se alimenta a través de la línea L112 a la unidad 111 de codificación por entropía para codificarse por la misma y después se emiten los datos codificados a partir del terminal 112 de salida. La señal predicha intra-tramas generada de esta manera se alimenta a la unidad 105 de resta. El procedimiento de generación de la señal predicha intra-tramas en la unidad 103 de generación de señal predicha es el mismo que el procedimiento de H.264, que es la tecnología convencional. Se selecciona la señal predicha con la menor diferencia a partir de la señal predicha inter-tramas y la señal predicha intra-tramas obtenida tal como se describió anteriormente, y se alimenta la señal predicha seleccionada a la unidad 105 de resta.

La unidad 105 de resta, resta la señal predicha (alimentada a través de la línea L103) de la señal del bloque objetivo (alimentada a través de la línea L102) para generar una señal residual. Esta señal residual se transforma mediante una transformada de coseno discreta mediante la unidad 106 de transformación y los coeficientes de transformación resultantes se cuantifican mediante la unidad 107 de cuantificación. Finalmente, la unidad 111 de codificación por entropía codifica los coeficientes de transformación cuantificados y los datos codificados se emiten junto con la información sobre el procedimiento de predicción a partir del terminal 112 de salida.

Para la predicción intra-tramas o la predicción inter-tramas del bloque objetivo posterior, se somete la señal comprimida del bloque objetivo a un procesamiento inverso para reconstruirse. Concretamente, los coeficientes de transformación cuantificados se someten a cuantificación inversa mediante la unidad 108 de cuantificación inversa y después se transforman mediante una transformada de coseno discreta inversa mediante la unidad 109 de transformación inversa, para reconstruir una señal residual. La unidad 110 de adición añade la señal residual reconstruida a la señal predicha alimentada a través de la línea L103 para reproducir una señal del bloque objetivo y la señal reproducida se almacena en la memoria 104 de trama. El presente modo de realización emplea la unidad 106 de transformación y la unidad 109 de transformación inversa, pero también es posible usar otro procesamiento de transformación en lugar de estas unidades de transformación. En algunas situaciones, la unidad 106 de transformación y la unidad 109 de transformación inversa pueden omitirse.

La memoria 104 de trama es un almacenamiento finito y es imposible almacenar todas las imágenes reproducidas. Solo las imágenes reproducidas que van a usarse en la codificación de la imagen posterior se almacenan en la memoria 104 de trama. Una unidad para controlar esta memoria 104 de trama es la unidad 114 de gestión de memoria intermedia. Los datos de entrada que se reciben a través de un terminal 113 de entrada incluyen: información indicativa de un orden de salida de cada imagen (POC, recuento de salida de imagen), información de dependencia (ID de dependencia) relacionada con $D_ID_{k,j}$ que es indicativa de la dependencia con respecto a la imagen en la codificación predictiva de otras imágenes, y un tipo de codificación de la imagen (codificación predictiva intra-tramas o codificación predictiva inter-tramas); y la unidad 114 de gestión de memoria intermedia funciona basándose en esta información. Se alimenta información de descripción de memoria intermedia generada mediante la unidad 114 de gestión de memoria intermedia y la información de POC de cada imagen a través de la línea L114 a la unidad 111 de codificación por entropía para codificarse por la misma, y los datos codificados se emiten junto con los datos de imagen comprimidos. Más adelante se describirá el procedimiento de procesamiento de la unidad 114 de gestión de memoria intermedia de acuerdo con la presente invención.

A continuación, se describirá un procedimiento de descodificación predictiva de vídeo de acuerdo con la presente invención. La figura 2 es un diagrama de bloques de un dispositivo 200 de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención. Tal como se muestra en la figura 2, el dispositivo 200 de descodificación predictiva de vídeo está dotado de un terminal 201 de entrada, una unidad 202 de análisis de datos, una unidad 203 de cuantificación inversa, una unidad 204 de transformación inversa, una unidad 205 de adición, una unidad 208 de generación de señal predicha, una memoria 207 de trama, un terminal 206 de salida y una unidad 209 de gestión de memoria intermedia. La unidad 203 de cuantificación inversa y la unidad 204 de transformación inversa corresponden a los "medios de reconstrucción" descritos en las reivindicaciones. Los medios de reconstrucción pueden ser medios distintos de los anteriores. Además, la unidad 204 de transformación inversa puede omitirse.

Con respecto al dispositivo 200 de descodificación predictiva de vídeo configurado tal como se describió anteriormente, a continuación se describirá el funcionamiento del mismo. Se introducen datos comprimidos resultantes de la codificación por compresión mediante el procedimiento anteriormente mencionado a través del terminal 201 de entrada. Estos datos comprimidos contienen la señal residual resultante de la codificación predictiva de cada bloque objetivo obtenida mediante división de una imagen en una pluralidad de bloques, y la información relacionada con la generación de la señal predicha. La información relacionada con la generación de la señal predicha incluye la información sobre división de bloques (tamaño de bloque), la información de movimiento y la información de POC anteriormente mencionada en el caso de la predicción inter-tramas, e incluye la información sobre el procedimiento de extrapolación a partir de píxeles circundantes anteriormente reproducidos el caso de la predicción intra-tramas. Los datos comprimidos también contienen la información de descripción de memoria intermedia para el control de la memoria 207 de trama.

La unidad 202 de análisis de datos extrae la señal residual del bloque objetivo, la información relacionada con la generación de la señal predicha, el parámetro de cuantificación y la información de POC de la imagen a partir de los datos comprimidos. La señal residual del bloque objetivo se somete a cuantificación inversa basándose en el parámetro de cuantificación (alimentado a través de la línea L202) mediante la unidad 203 de cuantificación inversa. El resultado se transforma mediante la unidad 204 de transformación inversa usando una transformada de coseno discreta inversa.

A continuación, la información relacionada con la generación de la señal predicha se alimenta a través de la línea L206b a la unidad 208 de generación de señal predicha. La unidad 208 de generación de señal predicha accede a la memoria 207 de trama, basándose en la información relacionada con la generación de la señal predicha, para derivar una señal de referencia a partir de una pluralidad de imágenes de referencia para generar una señal predicha. Esta señal predicha se alimenta a través de la línea L208 a la unidad 205 de adición, la unidad 205 de adición añade esta señal predicha a la señal residual reconstruida para reproducir una señal de bloque objetivo, y la señal se emite a través de la línea L205 y simultáneamente se almacena en la memoria 207 de trama.

Las imágenes reproducidas que van a usarse para la descodificación y reproducción de la imagen posterior se almacenan en la memoria 207 de trama. La unidad 209 de gestión de memoria intermedia controla la memoria 207 de trama. La unidad 209 de gestión de memoria intermedia funciona basándose en la información de descripción de memoria intermedia y el tipo de codificación de imagen alimentado a través de la línea L206a. Más adelante se describirá un procedimiento de control de la unidad 209 de gestión de memoria intermedia de acuerdo con la presente invención.

A continuación, se describirán los funcionamientos de la unidad de gestión de memoria intermedia (114 en la figura 1 y 209 en la figura 2) usando las figuras 3 y 4. La unidad de gestión de memoria intermedia de acuerdo con un modo de realización de la presente invención gestiona las imágenes de referencia almacenadas en la memoria (104, 207) de trama, de la siguiente manera. Concretamente, el lado de codificador genera fragmentos de información de descripción de memoria intermedia para imágenes objetivo respectivas juntos y los envía como parte de información de PPS (conjunto de parámetros de imagen) que porta parámetros del procedimiento de descodificación aplicados en común. El lado de descodificador extrae a partir de la información de PPS los fragmentos de información de descripción de memoria intermedia enviados juntos y realiza el procesamiento de descodificación y reproducción tras preparar

imágenes de referencia en la memoria de trama, basándose en un fragmento de información de descripción de memoria intermedia designado en datos comprimidos de cada imagen objetivo. Cualquier imagen de referencia no descrita en la información de descripción de memoria intermedia se elimina de la memoria de trama y no puede usarse como imagen de referencia posteriormente.

5 La figura 3 muestra un procedimiento de codificación de la información de descripción de memoria intermedia en la unidad 114 de gestión de memoria intermedia del dispositivo 100 de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención, que es un procedimiento para codificar fragmentos de información de descripción de memoria intermedia juntos para imágenes objetivo respectivas. En la presente memoria descriptiva, una descripción de memoria intermedia se representa mediante BD (descripción de memoria intermedia) y BD[k] indica información sobre la k-ésima BD. La figura 8 muestra un diagrama esquemático de la información de descripción de memoria intermedia descrita en un PPS generado de acuerdo con un modo de realización de la presente invención.

15 En la figura 3, la etapa 310 es para establecer un contador k a cero. La etapa 320 es para codificar el número total de todas las BD descritas en la información de PPS. Este número corresponde a 811 en la figura 8. La etapa 330 es para codificar información sobre BD[0] que es la primera BD. 820 en la figura 8 indica la información de BD[0]. # Δ POC₀ (830) indica el número de componentes de BD[0], es decir, el número de imágenes de referencia necesarias. La información de BD[0] en el presente documento no solo contiene las imágenes de referencia necesarias para codificar y descodificar la imagen objetivo, sino también imágenes de referencia a las que no se hace referencia en el procesamiento para la imagen objetivo pero a las que se hace referencia en el procedimiento de codificación y descodificación para imágenes posteriores para el mismo, y, por este motivo, el número de tales imágenes de referencia también se cuenta en # Δ POC₀.

25 Posteriormente, se describe información sobre las imágenes de referencia que van a usarse (831, 832, ...). En el presente modo de realización { Δ POC_{0,i}, D_ID_{0,i}} se describe como la información sobre las imágenes de referencia. El índice i representa la i-ésima componente de BD[0]. Δ POC_{0,i} es un valor de diferencia entre un número de POC de la i-ésima imagen de referencia y un número de POC de la imagen objetivo que usa BD[0], y D_ID_{0,i} es información de dependencia de la i-ésima imagen de referencia.

30 La información sobre BD[k] excepto por BD[0] se codifica de manera predictiva con referencia a la información de memoria intermedia BD[m] que aparece antes de la misma (etapa 360). El presente modo de realización emplea m=k-1, pero puede hacerse referencia a cualquier BD[m] siempre que m < k. La información contenida en BD[k] en la que k > 0 se muestra a modo de ejemplo mediante 822 y 824 en la figura 8. El contenido descrito en la misma incluye el número de componentes de BD[k] (que corresponde al número de imágenes de referencia necesarias para la imagen objetivo y las imágenes posteriores) # Δ POC_k (833, 839), Δ BD_k (834, 840), y Δ idx_{k,i} (835, 836, 837, 841, 842, 843, 844) o { Δ idx_{k,i}, D_ID_{k,i}} (838). Los detalles de estos datos transmitidos (sintaxis) se describirán más adelante. Tras codificar cada BD[k], se envía como parte de la información de PPS junto con otros datos comprimidos. En la codificación de cada imagen, la unidad 114 de gestión de memoria intermedia prepara las imágenes de referencia en la memoria 104 de trama, basándose en un fragmento de información de descripción de memoria intermedia BD[k] designado a través del terminal 113 de entrada en la figura 1, y después se lleva a cabo el procedimiento de codificación. En el lado de receptor, la unidad 209 de gestión de memoria intermedia prepara las imágenes de referencia en la memoria 207 de trama, basándose en el identificador k de la descripción de memoria intermedia añadida a la cabecera de los datos comprimidos de cada imagen, y después se lleva a cabo el procedimiento de descodificación.

45 La figura 4 es un diagrama de flujo que muestra un procedimiento de descodificación de la información de descripción de memoria intermedia en la unidad 209 de gestión de memoria intermedia del dispositivo 200 de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención. La unidad 202 de análisis de datos extrae los datos sobre la información de descripción de memoria intermedia a partir de la información de PPS y alimenta los datos a la unidad 209 de gestión de memoria intermedia. La etapa 420 es para descodificar en primer lugar el número de BD. La etapa 430 es para descodificar la información sobre BD[0] que es la primera BD. La información sobre BD[k] en la que k > 0 se descodifica de manera predictiva con referencia a la descripción de memoria intermedia BD[m] que aparece antes de la misma (etapa 460). Tal como se describió anteriormente, el presente modo de realización emplea m=k-1. La información de descripción de memoria intermedia resultante de la descodificación de cada BD[k] se almacena en la unidad 209 de gestión de memoria intermedia. En la descodificación de cada imagen, la unidad 209 de gestión de memoria intermedia prepara las imágenes de referencia en la memoria 207 de trama, basándose en un fragmento de información de descripción de memoria intermedia BD[k] designado en los datos comprimidos, y después se lleva a cabo el procedimiento de descodificación y reproducción.

60 La descripción de memoria intermedia (BD[k], k > 0) mostrada en la figura 8 puede enviarse de manera eficiente. De acuerdo con el presente modo de realización, usar BD[k] como objetivo y BD[m] para la predicción del objetivo satisface las siguientes condiciones.

(a) Al menos algunas de las imágenes de referencia descritas en BD[k] son las ya descritas en BD[m].

65 (b) N imágenes que se codifican y descodifican recientemente además de las de (a) (anteriormente) se describen

como "imágenes de referencia adicionales" en BD[k]. El número N en el presente documento es un número entero de no menos de 0.

Además, modos más preferidos satisfacen las siguientes condiciones.

5 (c) $m=(k-1)$; es decir, la BD inmediatamente anterior en la información de descripción de memoria intermedia, se usa para la predicción.

10 (d) El número de imágenes de referencia adicionales descritas en (b) anteriormente es únicamente de una ($N=1$). Esta imagen de referencia adicional es preferentemente una imagen generada en el procedimiento usando BD[m].

15 Las condiciones descritas anteriormente se describirán usando la figura 16. La columna 1601 en la figura 16 representa el número de POC de cada imagen objetivo como objetivo del procedimiento de codificación o descodificación. Los números de POC de imágenes objetivo respectivas se disponen en orden desde la parte superior, en el orden del procedimiento de codificación o descodificación. Concretamente, tras codificarse o descodificarse la imagen con $POC=32$, se codifica o descodifica la imagen con $POC=28$. Además, los números de POC de imágenes de referencia (imágenes plurales) que van a usarse en la ejecución del procedimiento de codificación o descodificación de cada imagen objetivo se describen en celdas respectivas debajo de la columna 1602.

20 La información sobre las imágenes de referencia usadas para codificar o descodificar/reproducir la imagen objetivo (1610) con $POC=32$ se codifica como BD[0] usando la sintaxis de 820 en la figura 8. En este caso, $\#\Delta POC_0=4$ y las imágenes de referencia con los números de POC de 18, 20, 22 y 24 se codifican como $\Delta POC_{0,i}$. Los valores de $\Delta POC_{0,i}$ son los valores en $i=0,1,2,3$ en la fila 1710 en la figura 17, y cada valor se obtiene a partir de una diferencia entre el número de POC de la imagen de referencia y el número de POC de la imagen objetivo.

25 La información sobre las imágenes de referencia descritas en las filas 1611 a 1617 en la figura 16 se codifica como BD[k], $k > 0$, usando las sintaxis de 822, 824 en la figura 8. La fila 1611 corresponde a $k=1$ e indica información sobre los números de POC de las imágenes de referencia que van a usarse para la imagen objetivo con $POC=28$. Los números de POC (22, 24, 32) a partir de esta información se convierten en valores de diferencia $\Delta POC_{1,i}$. Los valores resultantes se facilitan como valores en $i=0,1,2$ en la fila 1711 en la figura 17. En modos de realización de acuerdo con la presente invención, estos valores de $\Delta POC_{1,i}$ se codifican de manera predictiva con referencia a $\Delta POC_{0,i}$ (los valores en $i=0,1,2,3$ en la fila 1710).

35 Se describirá el procedimiento de codificación predictiva de información de descripción de memoria intermedia de acuerdo con la presente invención. Siendo BD[k] la información de descripción de memoria intermedia como objetivo y siendo BD[m] la información de descripción de memoria intermedia para la predicción de BD[k]. Además, siendo POC_{actual} el número de POC de la imagen objetivo usando la información de BD[k] y siendo $POC_{anterior}$ el número de POC de la imagen objetivo usando la información de BD[m]. Además, siendo $POC_{k,i}$ el número de POC de la i-ésima imagen de referencia de BD[k] y siendo $POC_{m,j}$ el número de POC de la j-ésima imagen de referencia de BD[m]. En este caso los valores de diferencia $\Delta POC_{k,i}$ y $\Delta POC_{m,j}$ se facilitan de la siguiente manera.

$$\Delta POC_{k,i} = POC_{k,i} - POC_{actual} \quad (1)$$

$$45 \quad \Delta POC_{m,j} = POC_{m,j} - POC_{anterior} \quad (2)$$

$\Delta POC_{k,i}$ se codifica usando $\Delta POC_{m,j}$ como valor predictivo. Concretamente, se mantiene la siguiente relación.

$$50 \quad \begin{aligned} \Delta POC_{k,i} - \Delta POC_{m,j} &= (POC_{k,i} - POC_{actual}) - (POC_{m,j} - POC_{anterior}) \\ &= (POC_{k,i} - POC_{m,j}) + (POC_{anterior} - POC_{actual}) \\ &= (POC_{k,i} - POC_{m,j}) + \Delta BD_k \end{aligned} \quad (3)$$

Cuando se satisface la condición (a) anteriormente mencionada, $POC_{m,j}$ está en BD[m] y, por lo tanto, se codifica un identificador (o índice) para $\Delta POC_{m,j}$ para hacer que $(POC_{k,i} - POC_{m,j})$ sea cero. En el presente modo de realización, se usa el identificador $\Delta idx_{k,i}$ definido a continuación.

$$55 \quad \Delta idx_{k,i} = desviación_{k,i} - desviación_{k,i-1} \quad (4)$$

En este caso, $desviación_{k,i} = j - i$ y $desviación_{k,i-1} = 0$. Dado que ΔBD_k definida en la fórmula (3) anterior es constante independientemente de los valores de (i, j), solo es necesario describir ΔBD_k definida a continuación una vez en BD[k].

$$60 \quad \Delta BD_k = POC_{anterior} - POC_{actual} \quad (5)$$

Por otro lado, hay una situación en la que $\Delta POC_{m,j}$ para hacer que $(POC_{k,i} - POC_{m,j})$ sea cero, está ausente en BD[m]. Por ejemplo, la componente $POC_{1,2} = 32$ (celda 1620) en la figura 16 no está presente como una imagen de referencia en la fila 1610. En este caso, el valor de $\Delta POC_{k,i}$ puede codificarse tal cual, pero cuando se aplica la condición (d)

anteriormente mencionada, $\Delta\text{POC}_{k,i} = \Delta\text{BD}_k$ y este valor ya está descrito en $\text{BD}[k]$; por lo tanto, no hay necesidad de codificarlo de nuevo. El valor del número de componentes de $\text{BD}[m]$ (es decir, $\#\Delta\text{POC}_m$), o un valor mayor que el número de componentes de $\text{BD}[m]$, se establece como el valor de j para indicar que no hay un número de POC idéntico en $\text{BD}[m]$. Más adelante se describirá un procedimiento de descodificación de $\Delta\text{POC}_{k,i}$ usando el valor de j en la descodificación futura.

En cuanto a la información de dependencia $D_ID_{k,i}$ que tiene cada imagen de referencia, si la imagen de referencia existe en la $\text{BD}[m]$ usada para la predicción, no hay necesidad de codificar la misma porque la información de dependencia $D_ID_{k,i}$ es igual a $D_ID_{m,j}$. Por otro lado, si la imagen de referencia no existe en la $\text{BD}[m]$ que se usa para la predicción, la información de dependencia $D_ID_{k,i}$ se codifica.

El contenido (sintaxis) de 822, 824 en la figura 8 se configura basándose en el diseño anteriormente descrito y los procedimientos del bloque 360 en la figura 3, y el bloque 460 en la figura 4, que se explicarán basándose en este diseño.

La figura 6 es un diagrama de flujo que muestra el procedimiento de codificación de la información de descripción de memoria intermedia (el procedimiento del bloque 360 en la figura 3) en el dispositivo 100 de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención. Este procedimiento corresponde al procedimiento de codificación de $\text{BD}[k]$ en el caso de $k > 0$ en la figura 8. La etapa 610 es para codificar el número de componentes de $\text{BD}[k]$, es decir, para codificar el número $\#\Delta\text{POC}_k$ de imágenes de referencia descritas. Después se calcula ΔBD_k (etapa 620) y después se codifica (etapa 630). Posteriormente, el siguiente procedimiento se lleva a cabo para cada componente de $\text{BD}[k]$. La etapa 640 es para detectar si hay $\Delta\text{POC}_{m,j}$ que comparte la misma imagen de referencia con $\Delta\text{POC}_{k,i}$ (es decir, $\text{POC}_{m,j} = \text{POC}_{k,i}$) en $\text{BD}[m]$ ($m=k-1$). Cuando se determina en la etapa 645 que está presente, el procesamiento avanza a la etapa 650 para determinar y después codificar el valor de $\Delta\text{id}x_{k,i}$ de acuerdo con la fórmula (4) anterior. Cuando se determina en la etapa 645 que está ausente, el procesamiento avanza a la etapa 655. La etapa 655 es para establecer el valor del número ($\#\Delta\text{POC}_m$) de componentes de $\text{BD}[m]$ al valor j . El valor establecido puede ser un valor mayor que él mismo. La etapa 660 es para determinar el valor de $\Delta\text{id}x_{k,i}$ de acuerdo con la fórmula (4) anterior y después codificarlo. La etapa 670 es para codificar la información de dependencia $D_ID_{k,i}$ de la imagen de referencia. Cada uno de los valores anteriores se convierte en un código binario y después se codifica mediante codificación aritmética, pero puede aplicarse cualquier otro procedimiento de codificación por entropía. El procesamiento anteriormente descrito se lleva a cabo de manera repetida hasta la última componente de $\text{BD}[k]$.

La figura 5 muestra el resultado obtenido mediante procesamiento de la información de descripción de memoria intermedia en la tecnología convencional mostrada en la figura 17, mediante el procedimiento anteriormente mencionado de acuerdo con la presente invención. La columna 501 representa el identificador de cada $\text{BD}[k]$ y en el presente modo de realización no se codifica explícitamente. La columna 502 representa el número de componentes de cada $\text{BD}[k]$ y la columna 504 datos para describir las imágenes de referencia de $\text{BD}[k]$. La fila 510 corresponde a $\text{BD}[0]$ y se codifica usando los valores de $\Delta\text{POC}_{k,i}$. La fila 511 y filas posteriores representan valores de $\Delta\text{id}x_{k,i}$. La columna 505 representa el identificador de cada $\text{BD}[m]$ usado para la predicción, pero dado que $m=k-1$ en el presente modo de realización, no hay necesidad de codificarlo. La columna 506 representa ΔBD_k . Cada una de las entradas en las celdas 520-523 corresponde a una situación en la que no hay ninguna imagen de referencia idéntica en la $\text{BD}[m]$ usada para la predicción y es necesario codificar $D_ID_{k,i}$, además de $\Delta\text{id}x_{k,i}$; pero se omite la ilustración de la codificación de $D_ID_{k,i}$ de la figura 5. La mayoría de los valores en las celdas respectivas debajo de 504 en la figura 5 son "0" y los valores y el intervalo dinámico son menores que los de la información en la tecnología convencional mostrada en la figura 17, logrando por lo tanto el efecto de codificación eficiente. La tecnología convencional necesita codificar $D_ID_{k,i}$ de todas las componentes, mientras que el procedimiento de acuerdo con la presente invención solo codifica $D_ID_{k,i}$ para componentes limitadas, para reducir adicionalmente el recuento de bits.

La figura 7 es un diagrama de flujo que muestra el procedimiento de descodificación de la información de descripción de memoria intermedia (el procedimiento del bloque 460 en la figura 4) en el dispositivo 200 de descodificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención. Este procedimiento corresponde al procedimiento de descodificación de $\text{BD}[k]$ en el caso de $k > 0$ en la figura 8. La etapa 710 es para descodificar el número de componentes de $\text{BD}[k]$, es decir, para descodificar el número $\#\Delta\text{POC}_k$ de imágenes de referencia descritas. La etapa 730 es para descodificar ΔBD_k . Entonces se lleva a cabo el procesamiento de descodificación descrito a continuación para cada una de las componentes de $\text{BD}[k]$. La etapa 740 es para descodificar $\Delta\text{id}x_{k,i}$ y después se determina el valor de índice j usando la siguiente fórmula (etapa 745).

$$j = i + \Delta\text{id}x_{k,i} + \text{desviación}_{k,i-1}, \text{ donde } \text{desviación}_{k,-1} = 0 \quad (6)$$

Usando este índice j , se determina en la etapa 750 si $\Delta\text{POC}_{m,j}$ como valor de referencia de $\Delta\text{POC}_{k,j}$ de un objetivo de descodificación está presente en $\text{BD}[m]$. Si $j <$ el número ($\#\Delta\text{POC}_m$) de componentes de $\text{BD}[m]$, $\Delta\text{POC}_{m,j}$ está presente; si $j \geq (\#\Delta\text{POC}_m)$, $\Delta\text{POC}_{m,j}$ está ausente. Cuando se determina en la etapa 750 que está presente, el procesamiento avanza a la etapa 760 para determinar el valor de $\Delta\text{POC}_{k,j}$. La información de dependencia $D_ID_{k,i}$ es simplemente

una copia de la de $\Delta POC_{m,j}$. Debe indicarse en el presente documento que no hay necesidad de codificar la información de dependencia $D_ID_{k,i}$. Cuando se determina en la etapa 750 que está ausente, el procesamiento avanza a la etapa 765. En esta etapa, se descodifica la información de dependencia $D_ID_{k,i}$ y se sustituye ΔBD_k para el valor de $\Delta POC_{k,i}$ en la etapa 770. El procesamiento anterior se lleva a cabo de manera repetida hasta la última componente de $BD[k]$.

5 Tal como se describió anteriormente, los procedimientos de codificación y descodificación de información de descripción de memoria intermedia de acuerdo con la presente invención hacen uso de la propiedad de uso repetitivo de imágenes de referencia y hacen uso de la correlación entre fragmentos de información de descripción de memoria intermedia $BD[k]$ usada para diferentes imágenes, para compactar o eliminar la información redundante, logrando así la codificación eficiente de información de descripción de memoria intermedia.

10 Tal como se muestra en la figura 16, la información sobre la memoria intermedia se dispone en la secuencia de codificación y descodificación de imágenes objetivo. Por este motivo, se cumplen las condiciones (a) a (d) anteriormente mencionadas y el modo de realización descrito anteriormente permite codificar la información de descripción de memoria intermedia mediante el procedimiento más eficiente. Por otro lado, el orden de descripciones de memoria intermedia es arbitrario, y cada $BD[k]$ puede describirse en un orden diferente del mostrado en la figura 16. A continuación se describirá un modo de realización más versátil de acuerdo con la presente invención correspondiente a este caso.

15 En la figura 9 la información de memoria intermedia se describe en un orden ligeramente diferente del de la figura 16. La diferencia con respecto a la figura 16 es que la información de memoria intermedia sobre $POC=25$ (913) se describe antes que $POC=30$ (914). Sin embargo, las imágenes de referencia usadas son las mismas que en el caso de la figura 16. En este ejemplo, la imagen objetivo con $POC=25$ (913) usa las imágenes de referencia con $POC=22, 24, 32, 28, 26$ y 30 , y la imagen objetivo con $POC=26$ (912) ubicada inmediatamente por encima de la misma usa las imágenes de referencia con $POC=22, 24, 32$ y 28 . Si la información de descripción de memoria intermedia $BD[m]$ en la fila 912 se usa para la predicción de la información de descripción de memoria intermedia $BD[k]$ en la fila 913, la componente con $POC=30$ (963) perteneciente a $BD[k]$ está ausente en $BD[m]$ y por lo tanto no se genera mediante el uso de $BD[m]$. Concretamente, cuando se usa la condición (c) anteriormente mencionada ($m=k-1$), la condición (d) anteriormente mencionada no se satisface.

20 Con el fin de resolver este problema, la condición (c) anteriormente mencionada se exige con el fin de permitir una selección libre de $BD[m]$ y, a su vez, se codifica un índice m para identificar la $BD[m]$ usada para la predicción. En ese caso, cuando la información de descripción de memoria intermedia en la fila 914 se usa como $BD[m]$ para la predicción de la información de descripción de memoria intermedia $BD[k]$ en la fila 913, la figura 6 y la figura 7 pueden aplicarse tal cual (con la condición de añadir la codificación y descodificación del índice m).

25 Como otro procedimiento, también es posible adoptar un procedimiento de codificación del número de POC , $\Delta POC_{k,i}$, en la fórmula (1) anteriormente mencionada tal cual, para una imagen de referencia adicional ausente en $BD[m]$ usada para la predicción, o adoptar un procedimiento de codificación de una diferencia entre $\Delta POC_{k,i}$ y ΔBD_k como $IBDR_{k,i}$.

30
$$IBDR_{k,i} = \Delta POC_{k,i} - \Delta BD_k \quad (7)$$

35 Cuando se expande la fórmula (7) anterior, es igual a $(POC_{k,i} - POC_{anterior})$. La figura 12 muestra un diagrama esquemático de la información de descripción de memoria intermedia descrita en un PPS creado mediante el modo de realización más versátil anteriormente mencionado de acuerdo con la presente invención. En la figura 12 el número 1211 es el mismo que 811 en la figura 8 y el número 1220 es el mismo que 820. $BD[k]$ en el caso de $k > 1$ se transmite en la sintaxis representada por 1222 o 1224. La sintaxis en este caso está compuesta por el número de componentes de $BD[k]$ (que es el número de imágenes de referencia necesarias para la imagen objetivo y las imágenes posteriores) $\# \Delta POC_k$ (1233, 1240), el identificador m_k (1234, 1241) de la información de descripción de memoria intermedia usada para la predicción, ΔBD_k (1235, 1242), y $\Delta id_{k,i}$ (1236, 1237, 1243, 1244) o $\{\Delta id_{k,i}, D_ID_{k,i}, IBDR_{k,i}\}$ (1238, 1239, 1245, 1246).

40 La información de descripción de memoria intermedia mostrada en la figura 12 se codifica y descodifica de la siguiente manera. La figura 10 es un diagrama de flujo que muestra el procedimiento de codificación más versátil de información de descripción de memoria intermedia (el procedimiento del bloque 360 en la figura 3) en el dispositivo 100 de codificación predictiva de vídeo de acuerdo con un modo de realización de la presente invención. Este procedimiento corresponde al procedimiento de codificación de $BD[k]$ en el caso de $k > 0$ en la figura 12. La etapa 1010 es para codificar el número de componentes de $BD[k]$, es decir, para codificar el número $\# \Delta POC_k$ de imágenes de referencia descritas. La siguiente etapa es para determinar la información de descripción de memoria intermedia $BD[m]$ para referencia usada en la predicción, para especificar el identificador m_k de la misma, y, al mismo tiempo, para calcular ΔBD_k (etapa 1020). La etapa 1030 es para codificar m_k y ΔBD_k . Después se lleva a cabo el siguiente procesamiento para cada de las componentes de $BD[k]$. La etapa 1040 es para detectar si $\Delta POC_{m,j}$ está compartiendo la misma imagen de referencia con $\Delta POC_{k,i}$ (es decir, $POC_{m,j} = POC_{k,i}$) está presente en $BD[m]$. Cuando se determina en la etapa 1045 que está presente, el procesamiento avanza a la etapa 1050 para determinar el valor de $\Delta id_{k,i}$ de acuerdo con la fórmula (4) anteriormente mencionada y lo codifica. Cuando se determina en la etapa 1045 que está ausente,

el procesamiento avanza a la etapa 1055. La etapa 1055 es para establecer un valor no inferior al valor del número ($\#\Delta\text{POC}_m$) de componentes de $\text{BD}[m]$, en el índice j . En este caso, un valor aún no usado para la configuración se establece como valor del índice j , con el fin de adaptarse para una posibilidad de presencia de una o más imágenes de referencia adicionales (ausentes en $\text{BD}[m]$). La etapa 1060 es para determinar el valor de $\Delta\text{id}x_{k,i}$ de acuerdo con la fórmula (4) anteriormente mencionada y después codificarlo. La etapa 1070 es para determinar el valor de $\text{IBDR}_{k,i}$ de acuerdo con la fórmula (7) anteriormente mencionada y después codificarlo junto con la información de dependencia $D_ID_{k,i}$ de la imagen de referencia. Cada uno de los valores anteriores se convierte en un código binario y se codifica mediante codificación aritmética, pero puede aplicarse cualquier otro procedimiento de codificación por entropía. El procesamiento anterior se lleva a cabo de manera repetida hasta la última componente de $\text{BD}[k]$.

La figura 21 muestra el resultado del procesamiento obtenido convirtiendo la información de descripción de memoria intermedia de la figura 9 en $\Delta\text{POC}_{k,j}$ mostrado en la figura 20 y después procesándolo mediante el procedimiento más versátil descrito anteriormente. La columna 941 representa el identificador de cada $\text{BD}[k]$. La columna 942 representa el número de componentes de cada $\text{BD}[k]$ y la columna 944 los datos para la descripción de las imágenes de referencia de $\text{BD}[k]$. La fila 950 corresponde a $\text{BD}[0]$ y se codifica mediante los valores de $\Delta\text{POC}_{k,i}$. La fila 951 y las filas posteriores se codifican mediante $\Delta\text{id}x_{k,i}$ o $\{\Delta\text{id}x_{k,i}, D_ID_{k,i}, \text{IBDR}_{k,i}\}$ ($D_ID_{k,i}$ se omite en la figura 21). La columna 945 representa el identificador m_k de $\text{BD}[m]$ usado para la predicción. La columna 946 representa ΔBD_k . Cada una de las entradas en las celdas 980-983 corresponde a una situación en la que no hay ninguna imagen de referencia idéntica en la $\text{BD}[m]$ usada en la predicción y en la que se codifica $\{\Delta\text{id}x_{k,i}, D_ID_{k,i}, \text{IBDR}_{k,i}\}$. La mayoría de los valores en las celdas respectivas debajo de 944 en la figura 21 son "0" y los valores y el intervalo dinámico son menores que los de la información en la tecnología convencional de la figura 20, logrando por lo tanto el efecto de la codificación eficiente.

La figura 11 es un diagrama de flujo que muestra el procedimiento de descodificación más versátil de información de descripción de memoria intermedia (el procedimiento del bloque 460 en la figura 4) en el dispositivo 200 de descodificación predictiva de video de acuerdo con un modo de realización de la presente invención. Este procedimiento corresponde al procedimiento de descodificación de $\text{BD}[k]$ en el caso de $k > 0$ en la figura 12. La etapa 1110 es para descodificar el número de componentes de $\text{BD}[k]$, es decir, para descodificar el número $\#\Delta\text{POC}_k$ de imágenes de referencia descritas. La etapa 1130 es para descodificar m_k y ΔBD_k . Después se lleva a cabo el siguiente procesamiento de descodificación para cada una de las componentes de $\text{BD}[k]$. La etapa 1140 es para descodificar $\Delta\text{id}x_{k,i}$ y después se determina el valor de índice j usando la fórmula (6) anteriormente mencionada (etapa 1145).

Usando este índice j , se determina en la etapa 1150 si $\Delta\text{POC}_{m,j}$ como valor de referencia de $\Delta\text{POC}_{k,j}$ de un objetivo de descodificación está presente en $\text{BD}[m]$. En este ejemplo, si $j < \#\Delta\text{POC}_m$ de componentes de $\text{BD}[m]$, $\Delta\text{POC}_{m,j}$ está presente; si $j \geq \#\Delta\text{POC}_m$, $\Delta\text{POC}_{m,j}$ está ausente. Cuando se determina en la etapa 1150 que está presente, el procesamiento avanza a la etapa 1160 para determinar el valor de $\Delta\text{POC}_{k,i}$. La información de dependencia $D_ID_{k,i}$ puede ser simplemente una copia de la que presenta $\Delta\text{POC}_{m,j}$. Cuando se determina en la etapa 1150 que está ausente, el procesamiento avanza a la etapa 1165. En esta etapa, $\text{IBDR}_{k,i}$ y la información de dependencia $D_ID_{k,i}$ se descodifican y el valor de $\Delta\text{POC}_{k,i}$ se calcula en la etapa 1170. El procesamiento anterior se lleva a cabo de manera repetida hasta la última componente de $\text{BD}[k]$.

Tal como se describió anteriormente, los procedimientos de codificación y descodificación de información de descripción de memoria intermedia de acuerdo con la presente invención hacen uso de la propiedad de uso repetitivo de imágenes de referencia y hacen uso de la correlación entre fragmentos de información de descripción de memoria intermedia $\text{BD}[k]$ usada para diferentes imágenes, para compactar información redundante, permitiendo así la codificación eficiente de información de descripción de memoria intermedia. Además, existe el efecto de codificación eficiente incluso en el caso en el que se realiza libremente la referencia cruzada a información de descripción de memoria intermedia.

Los procedimientos de codificación de la figura 6 y la figura 10 o los procedimientos de descodificación de la figura 7 y la figura 11 se han descrito por separado, pero estos dos modos de realización pueden usarse en combinación. En los procedimientos de descodificación, las etapas 765, 770 en la figura 7 son diferentes de las etapas 1165, 1170 en la figura 11, pero cuando se usan en combinación, solo es necesario añadir información (1 bit) para la identificación de estos procedimientos y codificarla.

Dado que los valores de $\Delta\text{id}x_{k,i}$ son todos cero tal como se observa en las filas 512, 513, 514 y 517 en la figura 5, estos valores pueden representarse mediante una señal (indicador), en lugar de codificarlos de manera individual.

En los modos de realización anteriores, el número de POC de cada imagen de referencia descrito en la información de descripción de memoria intermedia se convierte en $\Delta\text{POC}_{k,i}$ y después la información de descripción de memoria intermedia por la presente invención se codifica y se descodifica, pero el procedimiento de acuerdo con la presente invención puede aplicarse al propio número de POC. Concretamente, cuando el número de POC en la información de descripción de memoria intermedia $\text{BD}[k]$ como objetivo está presente en la $\text{BD}[m]$ usada para la predicción, se codifica $\Delta\text{id}x_{k,i}$ que indica el número de POC. Cuando el número de POC deseado está ausente en $\text{BD}[m]$, se codifica $\Delta\text{POC}_{k,i}$ obtenido mediante la fórmula (1) anteriormente mencionada como $\text{IBDR}_{k,i}$. Puede usarse la fórmula (7) en lugar de la fórmula (1) anteriormente mencionada. En este caso el procedimiento del bloque 360 en la figura 3 es tal como se

muestra en la figura 18 y el procedimiento del bloque 460 en la figura 4 es tal como se muestra en la figura 19. La figura 18 es muy similar al procesamiento de la figura 10, y la figura 19 es muy similar al procesamiento de la figura 11; la figura 18 y la figura 19 emplean números de etapa con "S" unida a los números de etapa de las etapas de procedimiento correspondientes etapas en la figura 10 y la figura 11. Sin embargo, se indica que el procesamiento se lleva a cabo para POC en lugar de Δ POC. En este caso Δ BD_k es cero y por lo tanto no se necesita codificarla y descodificarla. Después, si se fija $m=(k-1)$ (es decir, en el caso de la predicción a partir de la BD[m] inmediatamente anterior), tampoco se necesita codificar o descodificar m_k .

En los modos de realización anteriores, cuando $bd_{k,i}$ representa la i-ésima componente de la descripción de memoria intermedia BD[k] como objetivo y $bd_{m,j}$ una componente de BD[m] usada para la predicción, puede considerarse que $\Delta id_{k,i}$ es una posición relativa (índice o dirección) de $bd_{m,j}$ a partir de $bd_{k,i}$. Concretamente, suponiendo que $bd_{k,i}$ y $bd_{m,j}$ son lugares de almacenamiento de información, sus números de POC pueden almacenarse en los lugares de almacenamiento de información o pueden almacenarse valores de Δ POC en los mismos. En este caso, $\Delta id_{k,i}$ se trata como una posición relativa entre los lugares de almacenamiento de información (siempre que su contenido incluya los números de POC usados en común). En otras palabras, la descripción de memoria intermedia de acuerdo con la presente invención es una descripción de la relación posicional entre el lugar de almacenamiento de información para almacenar la información de memoria intermedia de la imagen objetivo y el lugar de almacenamiento de información para almacenar la información de memoria intermedia como referencia para la imagen objetivo y proporciona un procedimiento de cambio para procedimientos de reproducción del contenido de $bd_{k,i}$ comparando la posición (j) del lugar de almacenamiento de información designado con el número ($\# \Delta$ POC_m o $\#$ POC_m) de lugares de almacenamiento de información que contienen su contenido.

Otro modo de realización tal como se describe a continuación también es aplicable a los procedimientos de codificación y descodificación de información de descripción de memoria intermedia de acuerdo con la presente invención. El presente modo de realización se basa en las condiciones (c) y (d) anteriormente mencionadas, similar al modo de realización mostrado en la figura 6 y la figura 7. Concretamente, la información de descripción de memoria intermedia BD[m] se usa para la predicción de la información de descripción de memoria intermedia BD[k] como objetivo, y la BD inmediatamente anterior a BD[k] se usa como BD[m]. Es decir, $m=(k-1)$. Solo hay una imagen de referencia adicional en BD[k] y esta imagen de referencia adicional se genera en el caso de usar BD[m].

En estas condiciones, el presente modo de realización es uno en el que se determina en la codificación de la información de la descripción de memoria intermedia BD[k] como objetivo, si Δ POC_{m,j en la BD[m] que se usa para la predicción comparte una imagen de referencia idéntica con Δ POC_{k,i}, que es una componente de BD[k] (es decir, POC_{m,j} = POC_{k,i}) está "presente o no". Por lo tanto, el modo de realización anteriormente mencionado empleaba la "posición relativa $\Delta id_{k,i}$ ", mientras que el presente modo de realización emplea un indicador simplemente indicativo de "presente o no". Este indicador se describe como $ibd_flag_{k,j}$ en el presente documento. Cuando el indicador $ibd_flag_{k,j}$ indica "presente", la j-ésima imagen ya almacenada en la memoria intermedia se usa de manera continua como imagen de referencia. Por otro lado, cuando el indicador $ibd_flag_{k,j}$ indica "no", se almacena otra imagen designada como nueva imagen de referencia (imagen de referencia adicional) en la memoria intermedia.}

En las condiciones (c) y (d), el número de BD[k] es como mucho uno más que el número de BD[m]; es decir, siempre se cumple la relación de $\# \Delta$ POC_k = $\# \Delta$ POC_m + 1, y por lo tanto no hay necesidad de transmisión de $\# \Delta$ POC_k. Por este motivo, el presente modo de realización puede reducir adicionalmente el recuento de bits.

La figura 22 muestra el procedimiento de codificación de información de descripción de memoria intermedia de acuerdo con el presente modo de realización basándose en el concepto anterior. Este procedimiento se aplica al procedimiento de la etapa 360 en la figura 3. La etapa 2210 es para derivar información sobre el número de Δ POC_k y el número de Δ POC_m, que se usan para una determinación posterior. La etapa 2220 es para obtener la Δ BD_k dada por la fórmula (5) y codificar Δ BD_k. Concretamente, Δ BD_k se obtiene como una diferencia entre el número de POC, POC_{actual}, de la imagen objetivo usando la información de BD[k] y el número de POC, POC_{anterior}, de la imagen usando la información de BD[m] usada para la predicción de BD[k]. La etapa 2230 es para inicializar el contador i de BD[k] y el contador j de BD[m] a cero.

A continuación, las etapas 2240 a 2265 son para comprobar tantas componentes de BD[m] como el número de Δ POC_m. Específicamente, cuando se satisface la condición de la etapa 2245, el procesamiento avanza a la etapa 2250; de lo contrario, el procesamiento avanza a la etapa 2260. Específicamente, la condición de la etapa 2245 viene dada por la fórmula (3) y corresponde al caso de (POC_{k,i} = POC_{m,j}). La etapa 2250 es para codificar $ibd_flag_{k,j}$ de 1 para indicar que se cumple la condición, o está "presente". Al mismo tiempo, el contador i de BD[k] viene dado como un incremento. Por otro lado, la etapa 2260 es para codificar $ibd_flag_{k,j}$ de 0 para indicar que "no" se cumple la condición. La etapa 2265 es para dar al recuento j un incremento, para comprobar la siguiente BD[m].

Cuando no se satisface la condición de la etapa 2240, es decir, cuando se completa la comprobación para todas las componentes de BD[m], el procesamiento avanza a la etapa 2270. Esta etapa es para comparar el número de Δ POC_k con el contador i de información de descripción de memoria intermedia BD[k] como objetivo. Dado que el contador i de BD[k] comienza a contar desde 0, su máximo es (el número de Δ POC_k - 1). Si la condición de (i = el número de

ΔPOC_k) se satisface en la etapa 2270, el contador i supera el número de componentes de $\text{BD}[k]$ y $\text{ibd_flag}_{k,j}$ se establece a 0 para codificarse, seguido por el fin del procesamiento. Por otro lado, si la condición de ($i =$ el número de ΔPOC_k) no se satisface en la etapa 2270, de ese modo quiere decirse que una imagen de referencia adicional ausente en $\text{BD}[m]$ se almacena en la memoria intermedia. Para codificar información sobre la misma, la etapa 2290 es para codificar $\text{ibd_flag}_{k,j}$ de 1 y la etapa 2295 es para codificar la información de dependencia $D_ID_{k,i}$ de la imagen de referencia adicional. Dado que el valor de $\Delta\text{POC}_{k,i}$ de la imagen de referencia adicional es ΔBD_k tal como se describió con la figura 6, no es necesario codificarlo.

La figura 24 muestra una disposición de datos de información de descripción de memoria intermedia descrita en un PPS generado tal como se describió anteriormente. La figura 24 es similar a la figura 8. "El número de BD" indicado por 2411 es el mismo que 811 en la figura 8, la información 2420 sobre $\text{BD}[0]$ que es la primera BD es la misma que 820 en la figura 8, y se genera en la etapa 320 y la etapa 330, respectivamente, en la figura 3.

La información contenida en $\text{BD}[k]$ en el caso de $k > 0$ se muestra a modo de ejemplo por 2422 y 2424 en la figura 24. El contenido descrito en la misma es ΔBD_k (2434, 2440) e $\text{ibd_flag}_{k,j}$ (2435, 2436, 2437, 2441, 2442, 2443, 2444) o $\{\text{ibd_flag}_{k,j}, D_ID_{k,i}\}$ (2438). Esta estructura de datos (sintaxis) es similar a la figura 8 y se indica que no se necesita $\#\Delta\text{POC}_k$ (833, 839) que representa el número de $\text{BD}[k]$ en el caso de $k > 0$. $\text{ibd_flag}_{k,j}$ adopta un valor de 1 o 0. Ya que no se necesita codificar la información sobre el número de $\text{BD}[k]$, hay un efecto de permitir expresar la información de descripción de memoria intermedia mediante un recuento de bits menor.

La figura 23 muestra otro procedimiento de implementación del procedimiento de descodificación de información de descripción de memoria intermedia de acuerdo con el presente modo de realización. La etapa 2310 es para derivar el número ($\#\Delta\text{POC}_m$) de ΔPOC_m que son las componentes de la $\text{BD}[m]$ usada para la predicción. El número ($\#\Delta\text{POC}_m$) de ΔPOC_m se obtiene contando el número de componentes mientras se reconstruye $\text{BD}[m]$. La etapa 2320 es para inicializar el contador i de $\text{BD}[k]$ y el contador j de $\text{BD}[m]$ a cero. La etapa 2330 es para descodificar el valor de ΔBD_k descrito en la información de memoria intermedia. Posteriormente, $\text{ibd_flag}_{k,j}$ se descodifica tantas veces como el número ($\#\Delta\text{POC}_m + 1$) (bajo el control mediante la etapa 2345). Los procedimientos de la etapa 2345 y las etapas posteriores se llevan a cabo basándose en los valores descodificados de $\text{ibd_flag}_{k,j}$.

La etapa 2345 es para evaluar el contador j de $\text{BD}[m]$. Antes de que el contador j alcance el número de ΔPOC_m , se determina si $\Delta\text{POC}_{k,i}$ debe reconstruirse usando $\Delta\text{POC}_{m,j}$, basándose en el valor de $\text{ibd_flag}_{k,j}$ (1 o 0) (etapa 2350). Cuando el valor de $\text{ibd_flag}_{k,j}$ es 1, la etapa 2355 se lleva a cabo para añadir ΔBD_k a $\Delta\text{POC}_{m,j}$ para generar $\Delta\text{POC}_{k,i}$. En este caso, $\Delta\text{POC}_{k,i}$ y $\Delta\text{POC}_{m,j}$ comparten la misma imagen de referencia ($\text{POC}_{m,j} = \text{POC}_{k,i}$), y por lo tanto la información de dependencia $D_ID_{k,i}$ puede ser simplemente una copia de la información de dependencia $D_ID_{m,j}$ relacionada con $\Delta\text{POC}_{m,j}$. A continuación, al contador i de $\text{BD}[k]$ se le da un incremento y después se realiza una determinación sobre la siguiente componente de $\text{BD}[m]$.

Tras completarse la comprobación hasta la última componente de $\text{BD}[m]$ (o cuando la etapa 2345 da como resultado NO), se evalúa el valor del último $\text{ibd_flag}_{k,j}$ (etapa 2370). Cuando $\text{ibd_flag}_{k,j} = 0$, quiere decirse que no hay ninguna imagen de referencia adicional, y el flujo pasa a la etapa 2390 descrita anteriormente, sin ningún procesamiento. Por otro lado, en el caso de $\text{ibd_flag}_{k,j} = 1$, quiere decirse que hay una imagen de referencia adicional (que está ausente en $\text{BD}[m]$), y entonces se lleva a cabo la etapa 2375 para reconstruir la información de dependencia $D_ID_{k,i}$. La etapa 2380 usa ΔBD_k como número de POC de la imagen de referencia adicional (porque se aplica la condición (d)). Además, al contador i de $\text{BD}[k]$ se le da un incremento. Finalmente, el valor contado por el contador i se almacena como número de $\text{BD}[k]$ (etapa 2390). Este número de $\text{BD}[k]$ se usa para la generación de cada componente de $\text{BD}[k+1]$ (en la etapa 2310).

Los procedimientos de procesamiento de la figura 22 y la figura 23 son los procedimientos de implementación en los que solo hay una imagen de referencia adicional en $\text{BD}[k]$, y en el caso en el que hay N imágenes de referencia adicionales, el valor de N puede transmitirse y recibirse como parte de la información de $\text{BD}[k]$. En este caso, los números de POC de las imágenes de referencia adicionales se codifican y descodifican usando $\text{IBDR}_{k,i}$. Específicamente, la etapa 2295 en la figura 22 puede configurarse para realizar el mismo procedimiento que la etapa 1070 en la figura 10, la etapa 2375 en la figura 23 puede configurarse para realizar el mismo procedimiento que la etapa 1165 en la figura 11, y la etapa 2380 en la figura 23 puede configurarse para realizar el mismo procedimiento que la etapa 1170 en la figura 11.

En el ejemplo anterior los valores de $\text{ibd_flag}_{k,j}$ se expresan mediante un bit (1 o 0), pero pueden expresarse mediante dos o más bits. En este caso, el bit o los bits adicionales pueden usarse para determinar si la otra información ($D_ID_{k,i}$, $\text{IBDR}_{k,i}$ u otra información) se codifica explícitamente.

Además, el bit adicional puede usarse para indicar un intervalo de aplicación de las imágenes de referencia asociadas con $\Delta\text{POC}_{k,i}$ (es decir, las imágenes de referencia que tienen los números de POC de $\text{POC}_{k,i}$ dados en la fórmula (1)). Específicamente, cuando $\text{ibd_flag}_{k,j}$ es "1", $\Delta\text{POC}_{k,i}$ se reconstruye usando $\Delta\text{POC}_{m,j}$ y, al mismo tiempo, la imagen de referencia asociada con $\Delta\text{POC}_{k,i}$ se aplica a la imagen como objetivo de procesamiento actual (imagen actual) y una imagen futura posterior a la misma (una imagen futura o imágenes futuras). Cuando $\text{ibd_flag}_{k,j}$ es "01", $\Delta\text{POC}_{k,i}$ se

reconstruye usando ΔPOC_{m_j} y, al mismo tiempo, la imagen de referencia asociada con ΔPOC_{k_i} no se aplica a la imagen como objetivo de procesamiento actual (imagen actual) sino que solo se aplica a una imagen futura posterior a la misma (una imagen futura o imágenes futuras). Además, cuando ibd_flag_{k_j} es "00", ΔPOC_{m_j} no se usa para la reconstrucción de ΔPOC_{k_i} .

5 En los modos de realización anteriores el procesamiento se lleva a cabo para ΔPOC_{k_i} descrito en la información de descripción de memoria intermedia, pero el procesamiento puede llevarse a cabo para el propio número de POC que presenta cada imagen de referencia.

10 En todos los modos de realización anteriores se describió la información de descripción de memoria intermedia. Dado que la información de descripción de memoria intermedia también incluye descripciones sobre una pluralidad de imágenes de referencia usadas para codificar y descodificar la imagen objetivo, los modos de realización anteriores también pueden usarse como procedimientos para la gestión de listas de imágenes de referencia.

15 Los modos de realización anteriores explicaban los casos en los que la información de descripción de memoria intermedia se codificó en conjunto como parte de la información de PPS, pero también son aplicables a casos en los que la información de descripción de memoria intermedia se describe en la cabecera de cada imagen objetivo individual. Concretamente, también son aplicables a una configuración en la que la información de la fila 510 en la figura 5 se describió en la parte inicial (cabecera) de datos comprimidos de la imagen con $\text{POC}=32$ y la información de la fila 511 se describe en la parte inicial (cabecera) de datos comprimidos de la imagen con $\text{POC}=28$. En este caso, la información de descripción de memoria intermedia $\text{BD}[k]$ que pertenece a la imagen objetivo k puede codificarse y descodificarse mediante los procedimientos de las figuras 6, 7, 10, 11, 18 y 19, con referencia a la información de descripción de memoria intermedia $\text{BD}[m]$ perteneciente a la imagen m procesada anteriormente. Sin embargo, hay casos en los que la imagen objetivo m no se usa como imagen de referencia en absoluto (cuando el valor de información de dependencia D_ID es grande), dependiendo de la estructura de predicción, y $\text{BD}[m]$ perteneciente a la imagen m no se usa para la predicción en tales casos. El motivo para ello es que la imagen m no usada como imagen de referencia en absoluto puede descartarse con el fin de controlar el volumen de datos y aligerar el procedimiento de descodificación.

30 Un programa de codificación predictiva de vídeo para dejar que un ordenador funcione como el dispositivo 100 de codificación predictiva de vídeo anterior puede proporcionarse almacenado en un medio de grabación. De manera similar, un programa de descodificación predictiva de vídeo para dejar que un ordenador funcione como el dispositivo 200 de descodificación predictiva de vídeo anterior puede proporcionarse almacenado en un medio de grabación. Los ejemplos de tales medios de grabación incluyen medios de grabación tales como discos flexibles, CD-ROM, DVD o ROM, o memorias de semiconductor o similares.

35 La figura 13 es un dibujo que muestra una configuración de hardware del ordenador 30 para ejecutar un programa grabado en un medio de grabación, y la figura 14 es un dibujo que muestra una vista en perspectiva del ordenador 30 para ejecutar un programa almacenado en un medio de grabación. El ordenador 30 a modo de ejemplo en el presente documento abarca en general un reproductor de DVD, un descodificador, un teléfono celular y otros dotados de una CPU y configurados para realizar procesamiento y control de información basándose en software.

40 Tal como se muestra en la figura 13, el ordenador 30 está dotado de un dispositivo 12 de lectura tal como una unidad de disco flexible, una unidad de CD-ROM o una unidad de DVD, una memoria 14 de trabajo (RAM) en la que reside un sistema operativo, una memoria 16 para almacenar un programa almacenado en el medio 10 de grabación, un dispositivo 18 de monitor tal como una pantalla, un ratón 20 y un teclado 22 como dispositivos de entrada, un dispositivo 24 de comunicación para la transmisión y recepción de datos y otros, y una CPU 26 para controlar la ejecución del programa. Cuando se pone el medio 10 de grabación en el dispositivo 12 de lectura, el ordenador 30 se vuelve accesible para el programa de codificación predictiva de vídeo almacenado en el medio 10 de grabación, a través del dispositivo 12 de lectura, y puede funcionar como el dispositivo 100 de codificación predictiva de vídeo anteriormente mencionado basándose en el programa de codificación predictiva de vídeo. De manera similar, cuando se pone el medio 10 de grabación en el dispositivo 12 de lectura, el ordenador 30 se vuelve accesible para el programa de descodificación predictiva de vídeo almacenado en el medio 10 de grabación, a través del dispositivo 12 de lectura, y puede funcionar como el dispositivo 200 de descodificación predictiva de vídeo anterior basándose en el programa de descodificación predictiva de vídeo.

Lista de signos de referencia

60 100: dispositivo de codificación predictiva de vídeo; 101: terminal de entrada; 102: unidad de división de bloques; 103: unidad de generación de señal predicha; 104: memoria de trama (o memoria intermedia, DPB); 105: unidad de resta; 106: unidad de transformación; 107: unidad de cuantificación; 108: unidad de cuantificación inversa; 109: unidad de transformación inversa; 110: unidad de adición; 111: unidad de codificación por entropía; 112: terminal de salida; 114: unidad de gestión de memoria intermedia; 200: dispositivo de descodificación predictiva de vídeo; 201: terminal de entrada; 202: unidad de análisis de datos; 203: unidad de cuantificación inversa; 204: unidad de transformación inversa; 205: unidad de adición; 206: terminal de salida; 207: memoria de trama; 208: unidad de generación de señal predicha; 209: unidad de gestión de memoria intermedia.

REIVINDICACIONES

1. Procedimiento de descodificación predictiva de vídeo ejecutado por un dispositivo (30, 200) de descodificación predictiva de vídeo, que comprende:

5 una etapa de introducción de introducir (i) datos de imagen en forma comprimida para la reproducción de una imagen objetivo[k], siendo los datos de imagen el resultado de la ejecución de codificación predictiva, usando un primer conjunto de imágenes de referencia, sobre la imagen objetivo[k] y (ii) información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k] en forma comprimida que describe el primer conjunto de imágenes de referencia usadas para codificar de manera predictiva la imagen objetivo[k], en el que se describe el primer conjunto de imágenes de referencia en la información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k] con sus números de identificación con respecto a números de identificación de un segundo conjunto de imágenes de referencia descritas en información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m] que se usan para reproducir otra imagen objetivo[m] distinta de la imagen objetivo[k];

una etapa de reconstrucción de descodificar los datos de imagen para reproducir la imagen objetivo[k];

20 una etapa de almacenamiento de imagen de almacenar la imagen objetivo[k] reproducida como imagen de referencia que va a usarse para la descodificación de una imagen objetivo posterior; y

una etapa de gestión de memoria intermedia (410, 420, 430, 440, 450, 460) de controlar la etapa de almacenamiento de imagen;

25 comprendiendo la etapa de gestión de memoria intermedia (410, 420, 430, 440, 450, 460):

antes de la reproducción de la imagen objetivo[k], haciendo referencia a la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m] para restaurar los números de identificación del primer conjunto de imágenes de referencia;

30 descodificar la imagen objetivo[k] usando el primer conjunto de imágenes de referencia de la información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k] cuyos números de identificación se restauran; y

35 controlar la etapa de almacenamiento de imagen basándose en la información descodificada (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k],

40 en el que haciendo referencia a la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m] para restaurar los números de identificación del primer conjunto de imágenes de referencia descritas en la información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k] comprende:

45 restaurar un índice m que identifica la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m];

50 restaurar un valor de deltaBD (834, 840, 1235, 1242, 2434, 2440) que representa una diferencia entre números de identificación de las imágenes de referencia correspondientes descritas en la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m] y la información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k],

55 restaurar una pluralidad de indicadores ibd_flag[j] (835, 836, 837, 841, 842, 843, 844, 1236, 1237, 1243, 1244, 2435, 2436, 2437, 2441, 2442, 2443, 2444), estando cada uno adaptado para tomar múltiples valores uno de los cuales es indicativo de ambos: (a) si un número de identificación de una j-ésima imagen de referencia descrita en la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m] se usa o no para la restauración de un número de identificación de una imagen de referencia descrita en la información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k]; y (b) si la j-ésima imagen de referencia descrita en la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m] se usa o no para la reproducción de la imagen objetivo[k], y

60 restaurar los números de identificación del primer conjunto de las imágenes de referencia descritas en la información (822, 824, 1222, 1224, 2422, 2424) de descripción de memoria intermedia BD[k] basándose en el índice m restaurado, la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia BD[m], el valor de deltaBD restaurado y los indicadores ibd_flag[j] restaurados.

2. Procedimiento de descodificación predictiva de vídeo según la reivindicación 1, en el que el número total de indicadores `ibd_flag[j]` es igual al número total de los segundos conjuntos de imágenes de referencia descritas en la información (820, 822, 1220, 1222, 2420, 2422) de descripción de memoria intermedia `BD[m]` más 1.

Fig.1

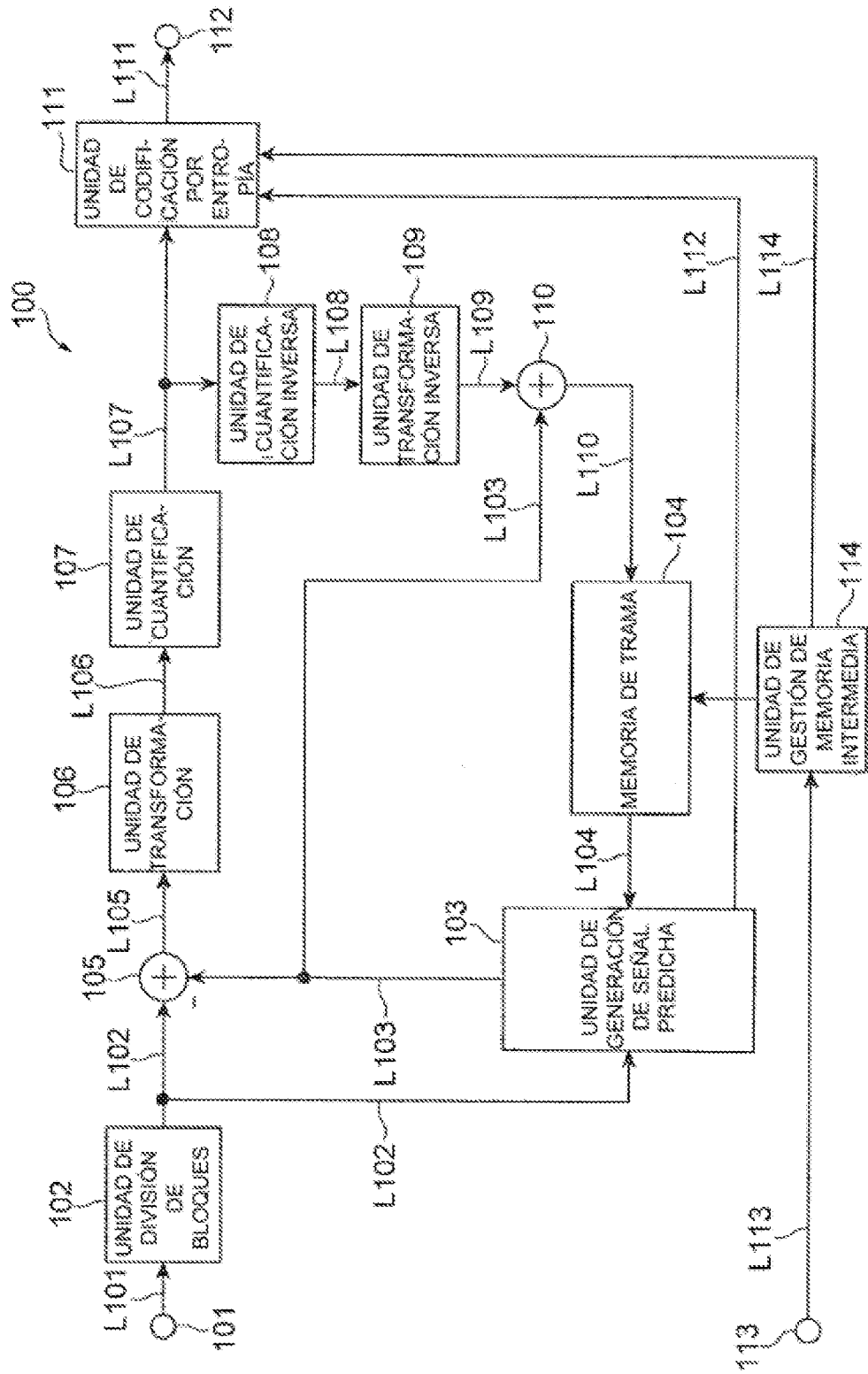


Fig.2

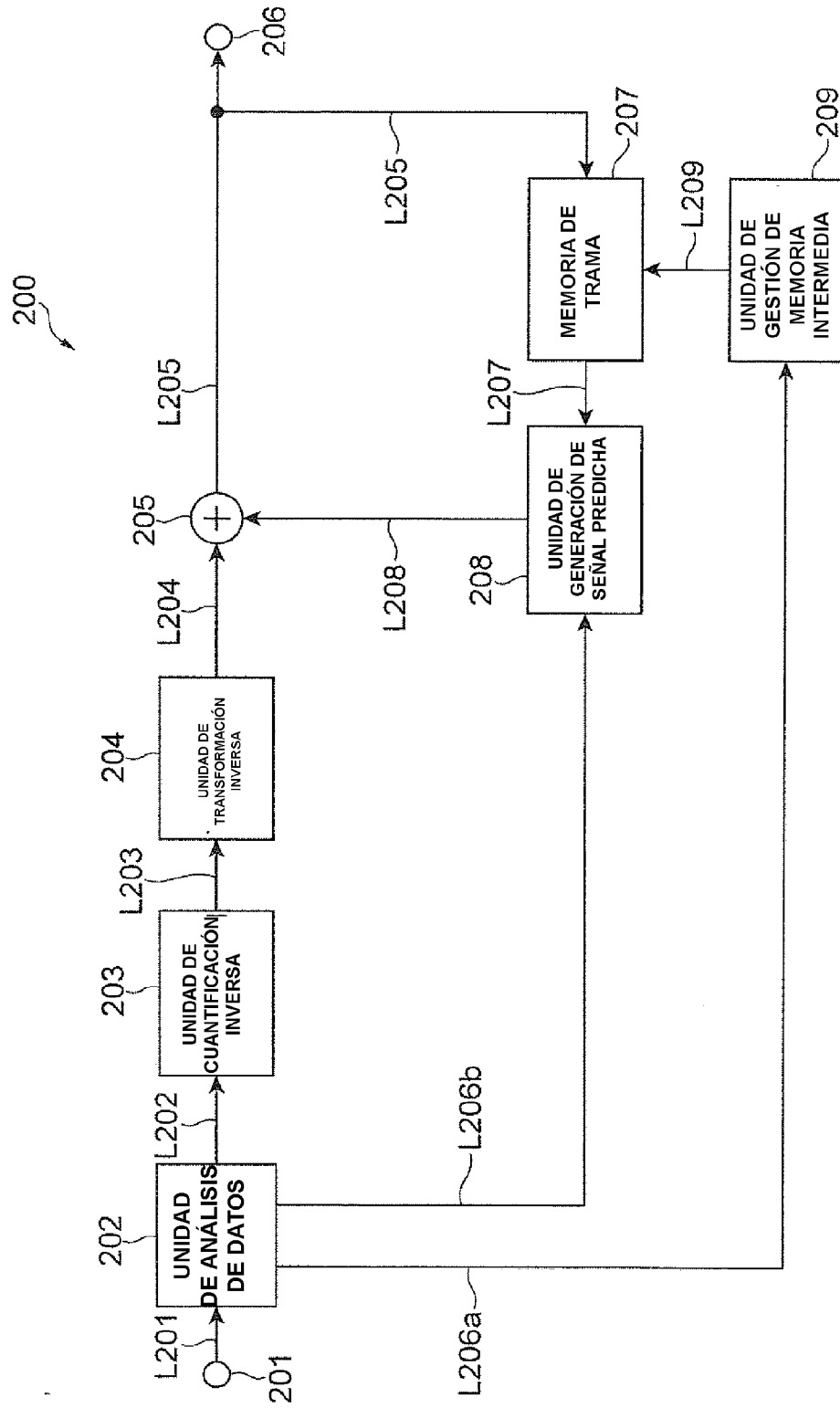


Fig.3

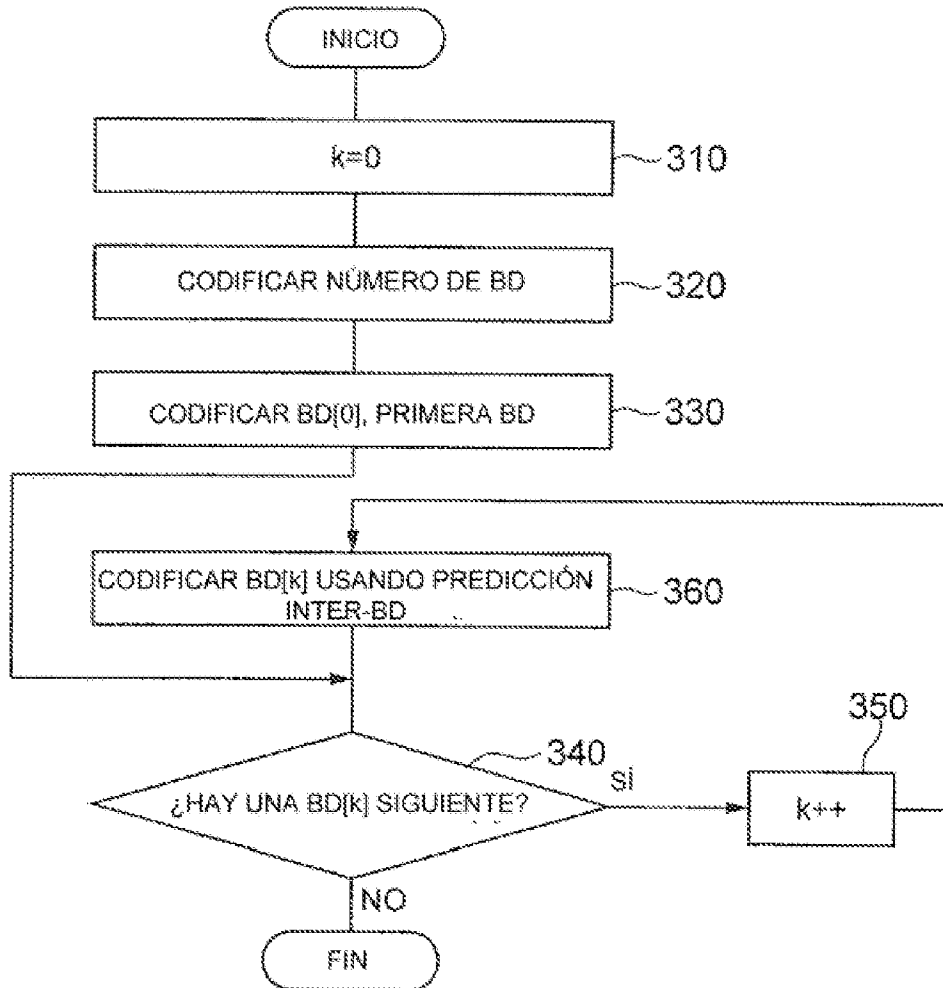


Fig.4

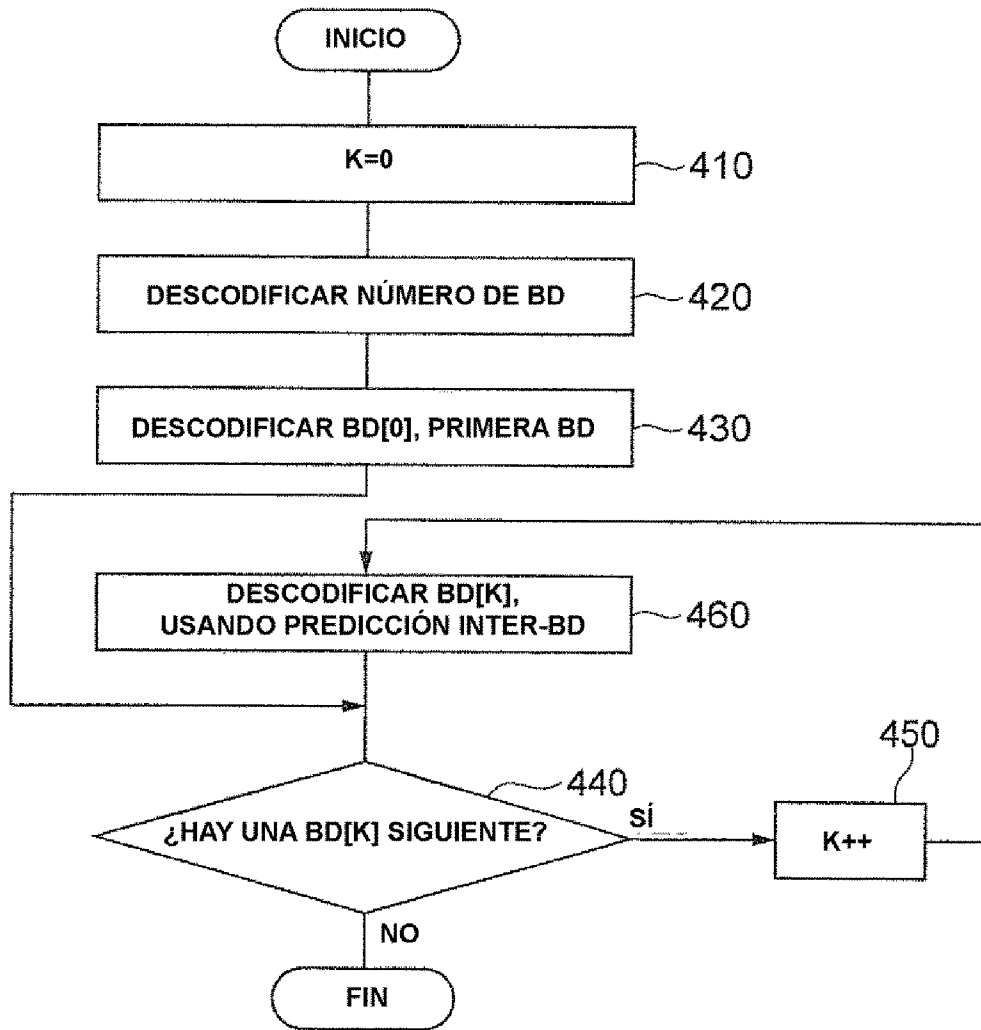


Fig.5

	501	502	503	504							505	506
	bd_idx	NUMERO DE ΔPOC_k		i=0	i=1	i=2	i=3	i=4	i=5	mk	ΔBD_k	
510	k=0	4	BD para trama con POC = 32 (en Δidx)	-14	-12	-10	-8					
511	k=1	3	BD para trama con POC = 28 (en Δidx)	2	0	0				0	4	
512	k=2	4	BD para trama con POC = 26 (en Δidx)	0	0	0	0			1	2	
513	k=3	5	BD para trama con POC = 30 (en Δidx)	0	0	0	0	0		2	-4	
514	k=4	6	BD para trama con POC = 25 (en Δidx)	0	0	0	0	0	0	3	5	
515	k=5	5	BD para trama con POC = 27 (en Δidx)	1	0	0	0	0		4	-2	
516	k=6	4	BD para trama con POC = 29 (en Δidx)	1	0	0	0			5	-2	
517	k=7	4	BD para trama con POC = 31 (en Δidx)	0	0	0	0			6	-2	

Fig.6

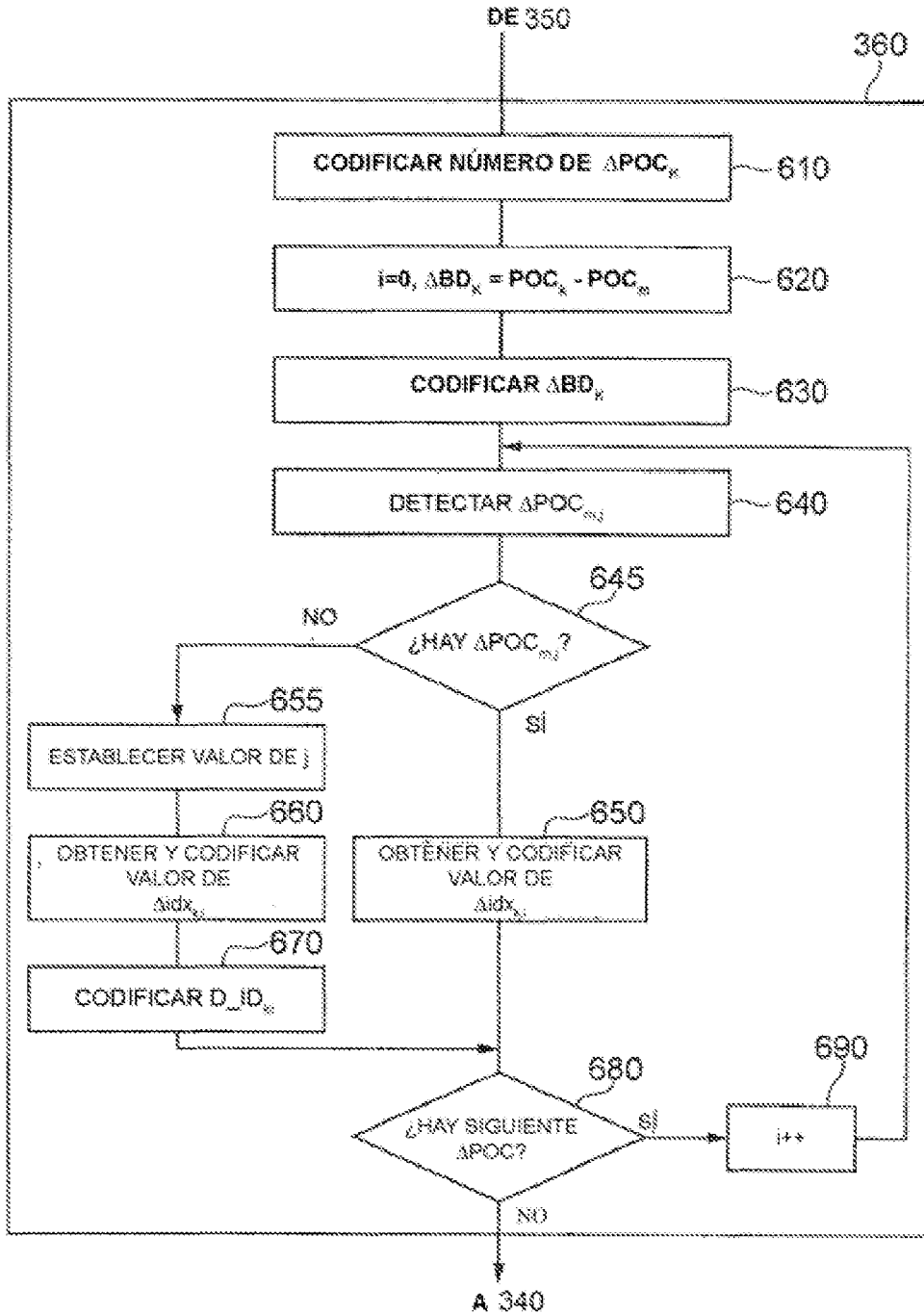


Fig.7

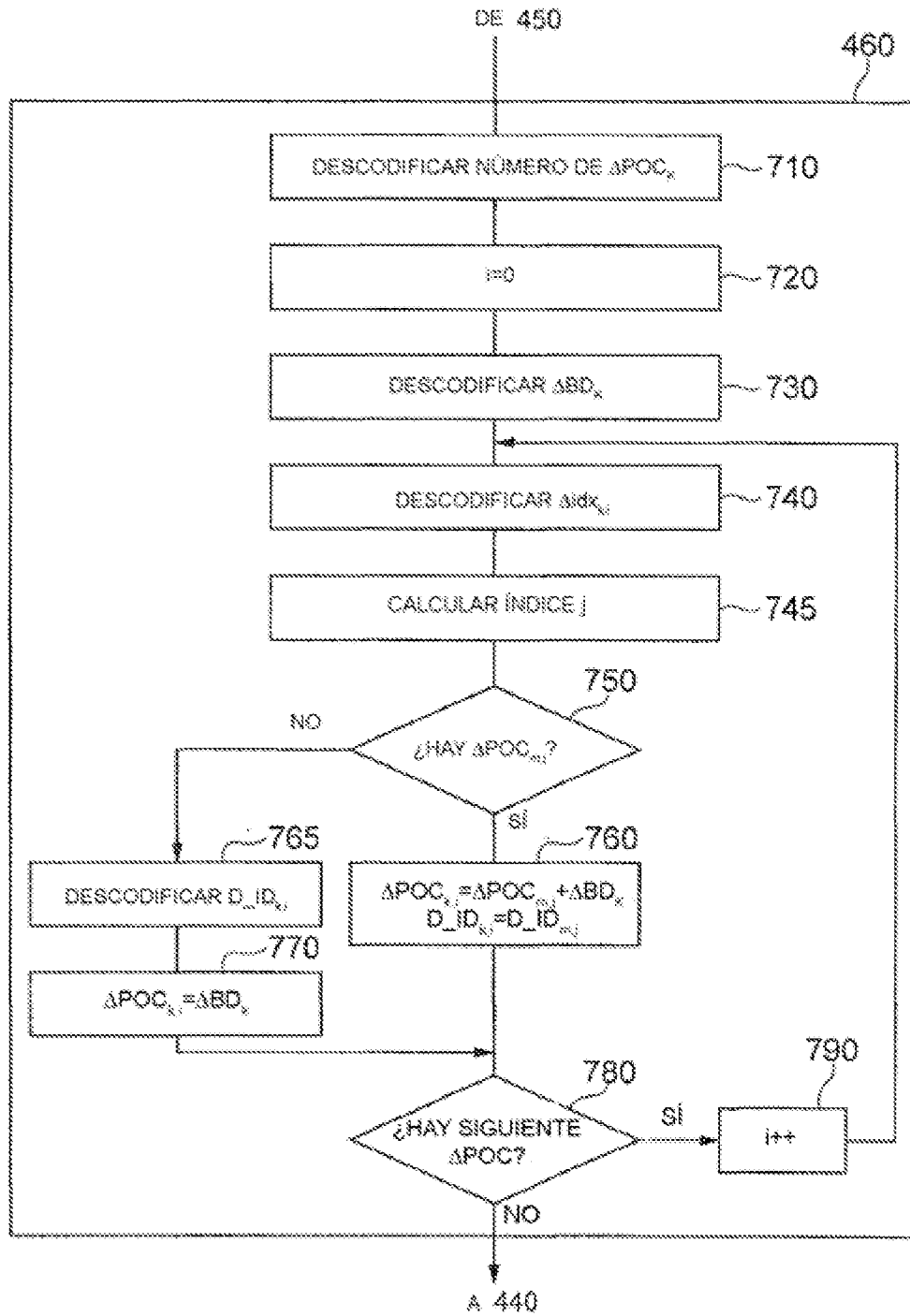


Fig.8

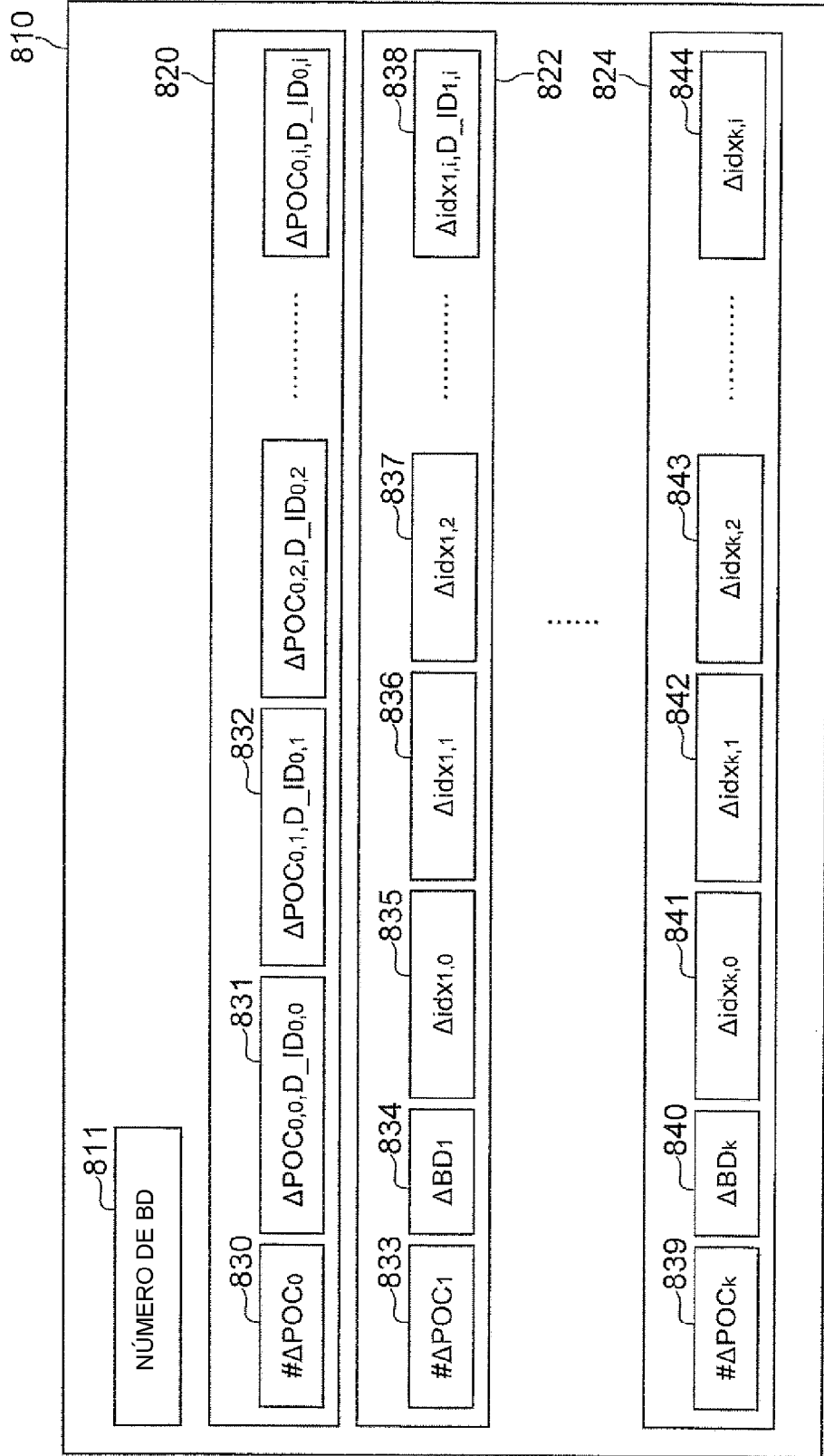


Fig.9

901		902							
TRAMA OBJETIVO (LOS NÚMEROS DESIGNAN NÚMEROS DE POC)		TRAMAS DE REFERENCIA EN DPB (LOS NÚMEROS DESIGNAN NÚMEROS DE POC)							
910	32	18	20	22	24	26	28	30	
911	26	22	24	32					960
912	26	22	24	32	28				961
913	25	22	24	32	28	26	30		
914	30	22	24	32	28	26			
915	27	24	32	28	26	30			
916	29	32	28	26	30				
917	31	32	28	26	30				

Fig.10

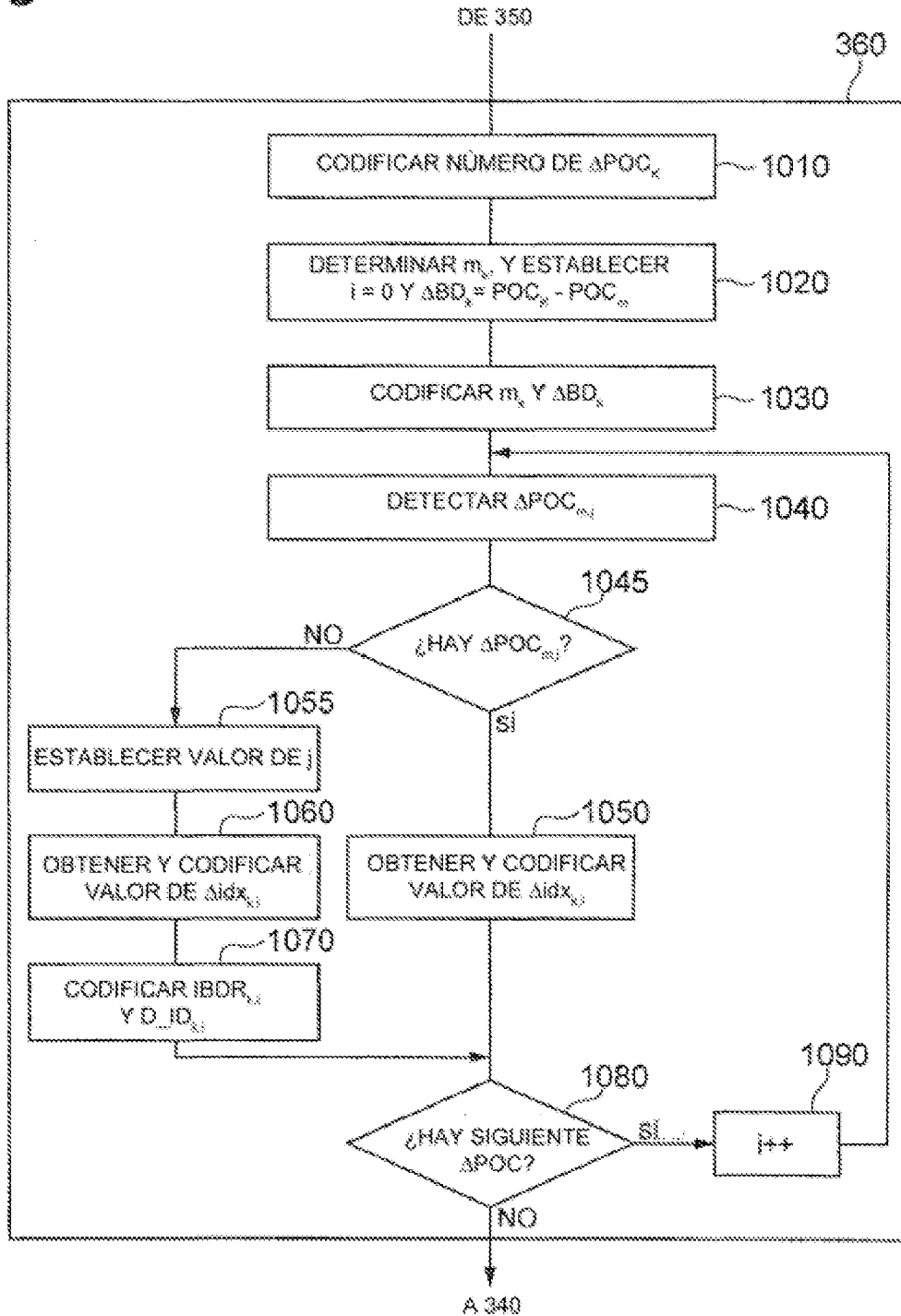


Fig.11

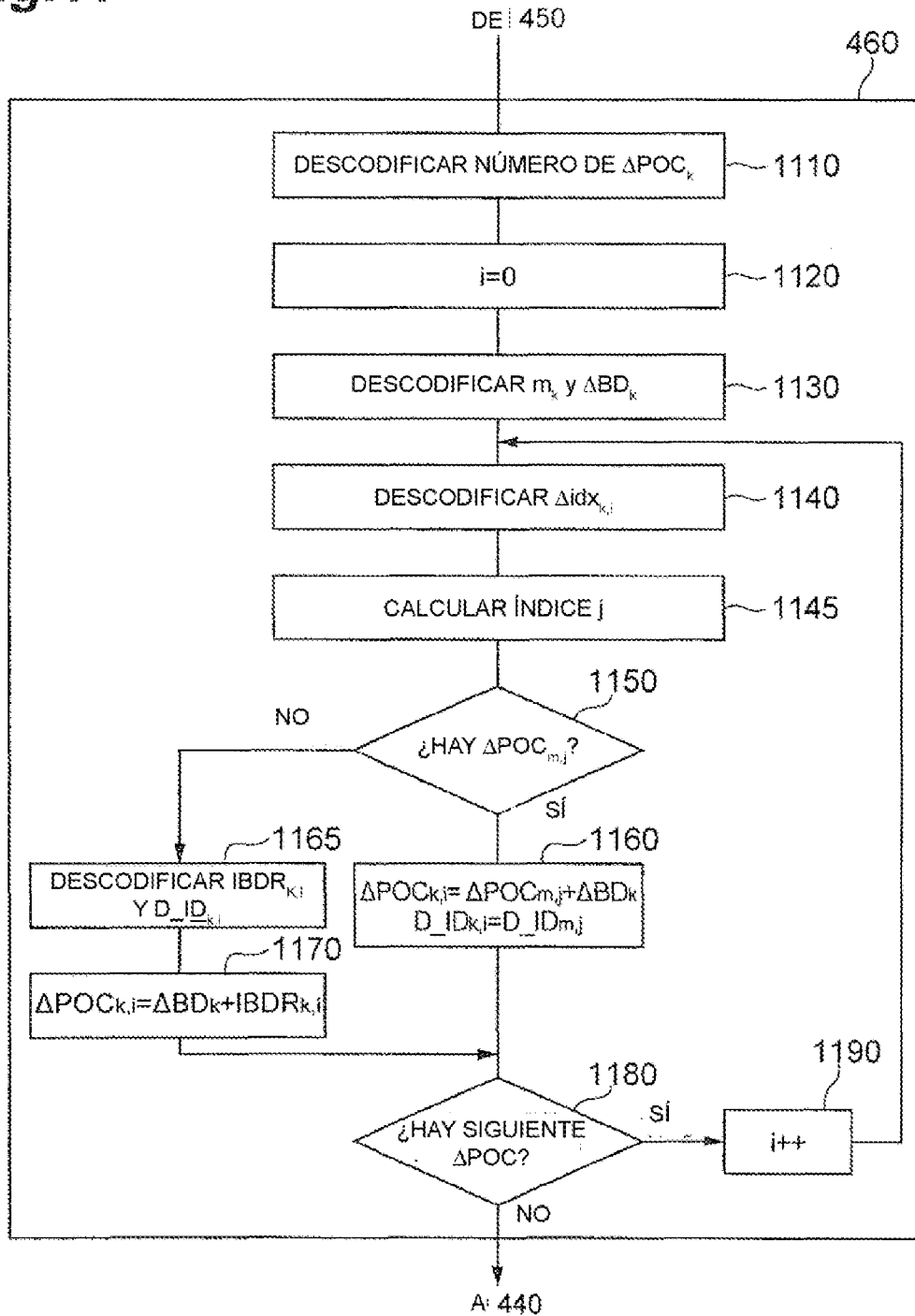


Fig.12

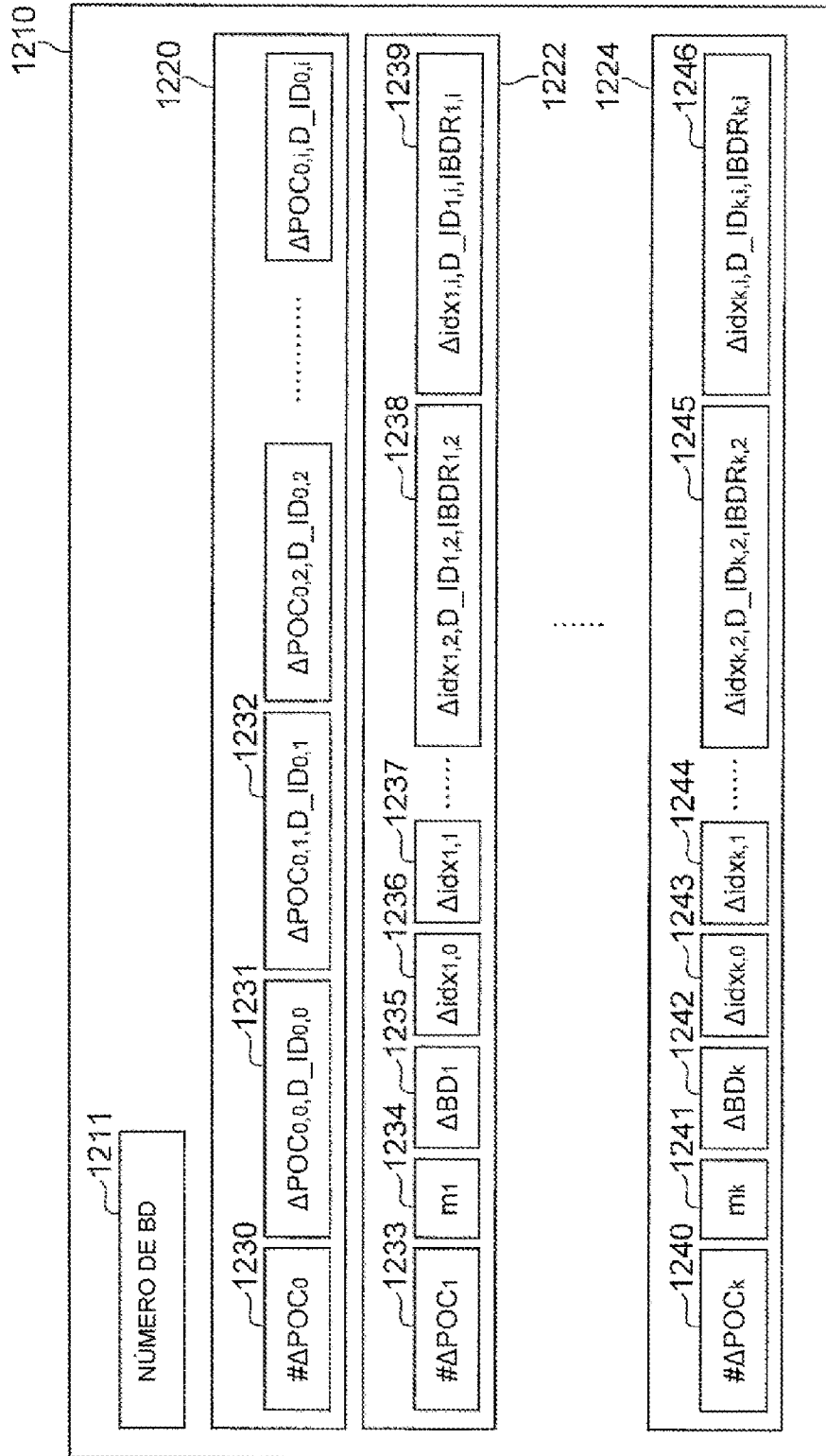


Fig.13

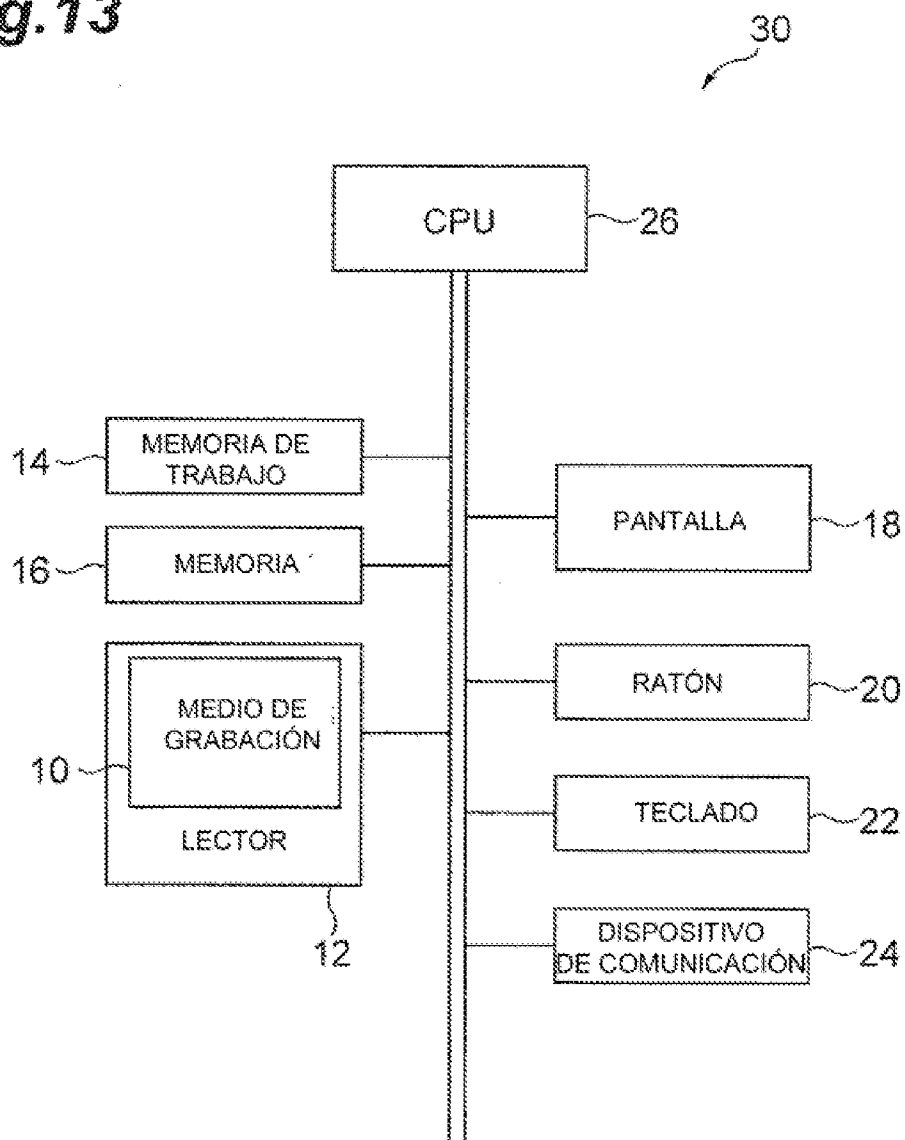


Fig.14

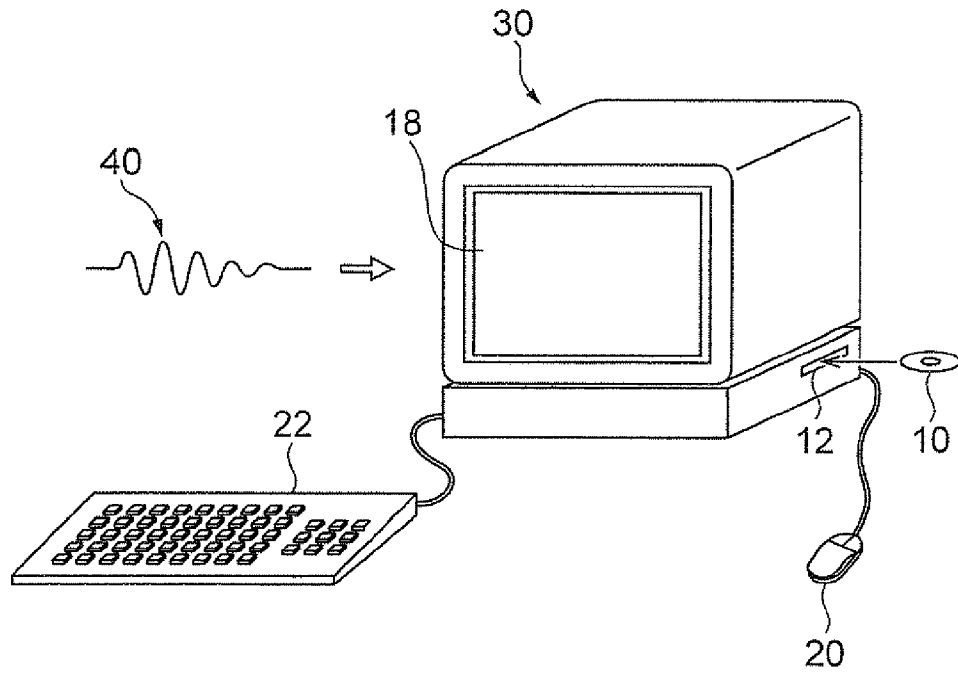


Fig. 15

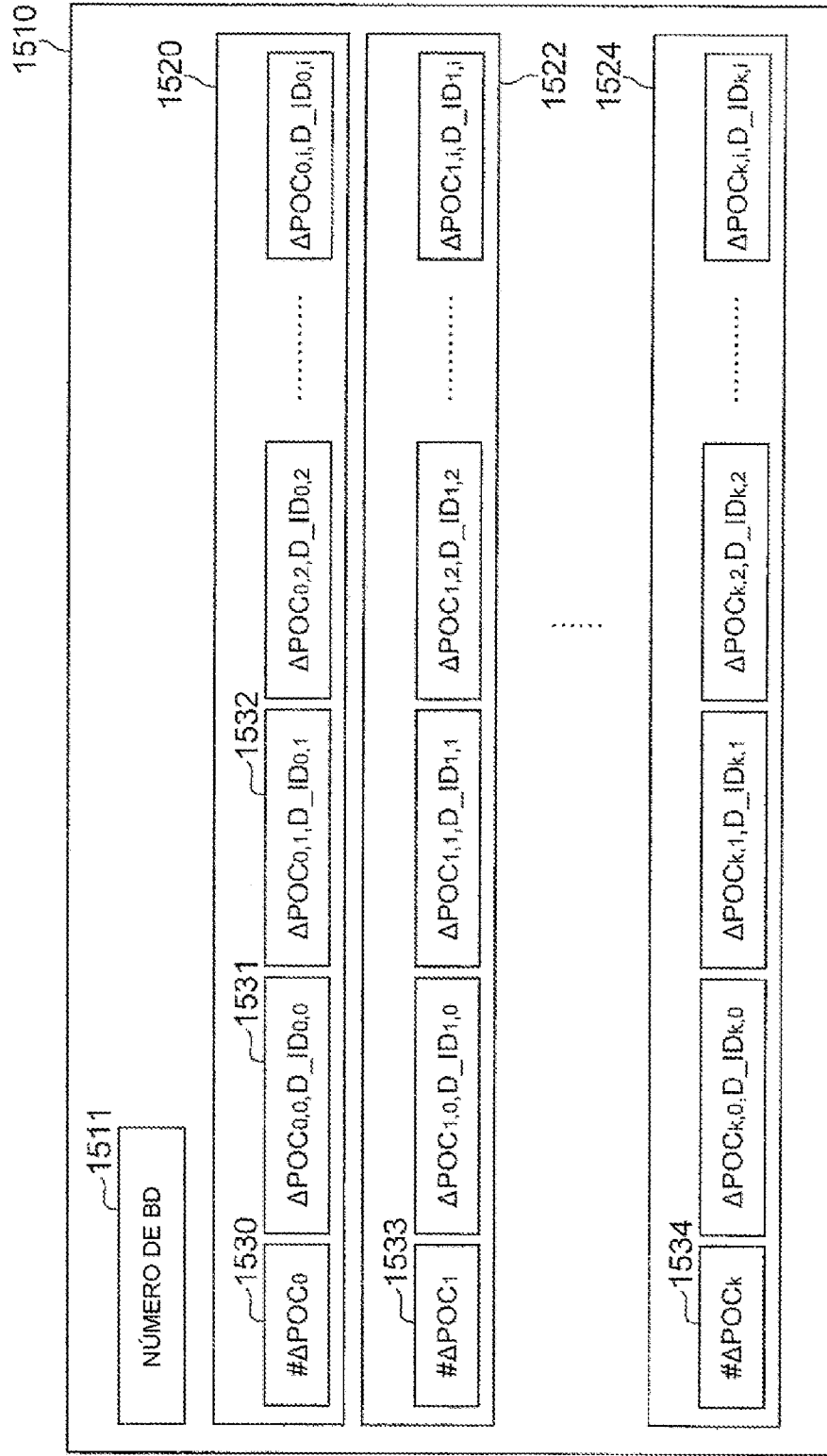


Fig. 16

1601		1602							
TRAMA OBJETIVO (LOS NÚMEROS DESIGNAN NÚMEROS DE POC)		TRAMAS DE REFERENCIA EN DPB (LOS NÚMEROS DESIGNAN NÚMEROS DE POC)							
1610	32	18	20	22	24	26	28	30	
1611	28	22	24	32					1620
1612	26	22	24	32	28				1621
1613	30	22	24	32	28	26			
1614	25	22	24	32	28	26	30		
1615	27	24	32	28	26	30			
1616	29	32	28	26	30				
1617	31	32	28	26	30				

Fig.17

1701 bd_idx	1702 NÚMERO DE ΔPOC _k	1703 BD PARA TRAMA CON POC =	1704					
			i=0	i=1	i=2	i=3	i=4	i=5
1710	4	BD PARA TRAMA CON POC = 32 (EN ΔPOC)	-14	-12	-10	-8		
1711	3	BD PARA TRAMA CON POC = 28 (EN ΔPOC)	-6	-4	4			
1712	4	BD PARA TRAMA CON POC = 26 (EN ΔPOC)	-4	-2	6	2		
1713	5	BD PARA TRAMA CON POC = 30 (EN ΔPOC)	-8	-6	2	-2	-4	
1714	6	BD PARA TRAMA CON POC = 25 (EN ΔPOC)	-3	-1	7	3	1	5
1715	5	BD PARA TRAMA CON POC = 27 (EN ΔPOC)	-3	5	1	-1	3	
1716	4	BD PARA TRAMA CON POC = 29 (EN ΔPOC)	3	-1	-3	1		
1717	4	BD PARA TRAMA CON POC = 31 (EN ΔPOC)	1	-3	-5	-1		

Fig.18

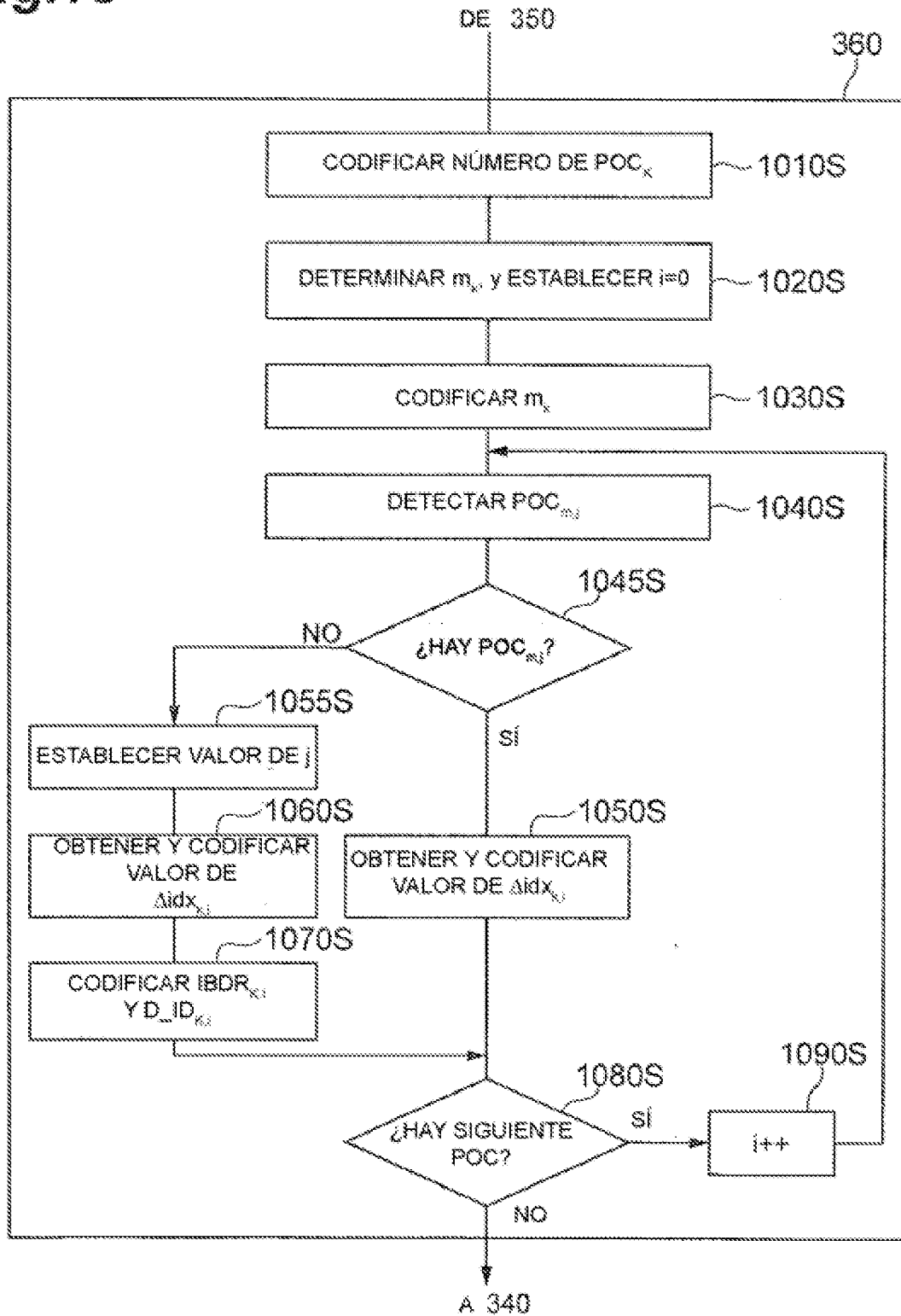


Fig.19

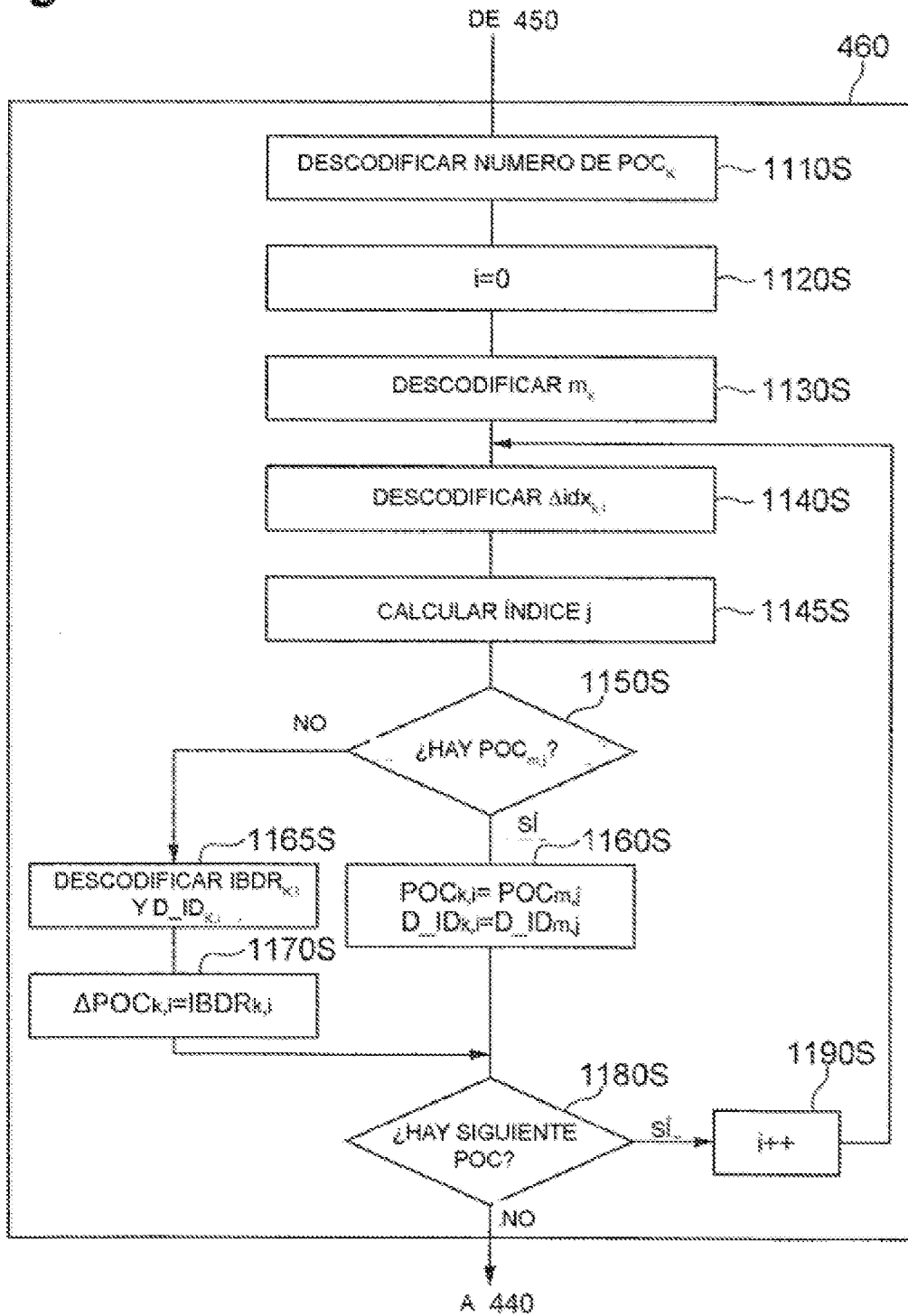


Fig.20

921	922	923	924						
bd_idx	NÚMERO DE ΔPOC _k		i=0	i=1	i=2	i=3	i=4	i=6	
930	4	BD PARA TRAMA CON POC = 32 (EN ΔPOC)	-14	-12	-10	-8			
931	3	BD PARA TRAMA CON POC = 28 (EN ΔPOC)	-6	-4	4				
932	4	BD PARA TRAMA CON POC = 28 (EN ΔPOC)	-4	-2	6	2			
933	6	BD PARA TRAMA CON POC = 25 (EN ΔPOC)	-3	-1	7	3	1	5	
934	5	BD PARA TRAMA CON POC = 30 (EN ΔPOC)	-8	-6	2	-2	-4		
935	5	BD PARA TRAMA CON POC = 27 (EN ΔPOC)	-3	5	1	-1	3		
936	4	BD PARA TRAMA CON POC = 29 (EN ΔPOC)	3	-1	-3	1			
937	4	BD PARA TRAMA CON POC = 31 (EN ΔPOC)	1	-3	-5	-1			

Fig.22

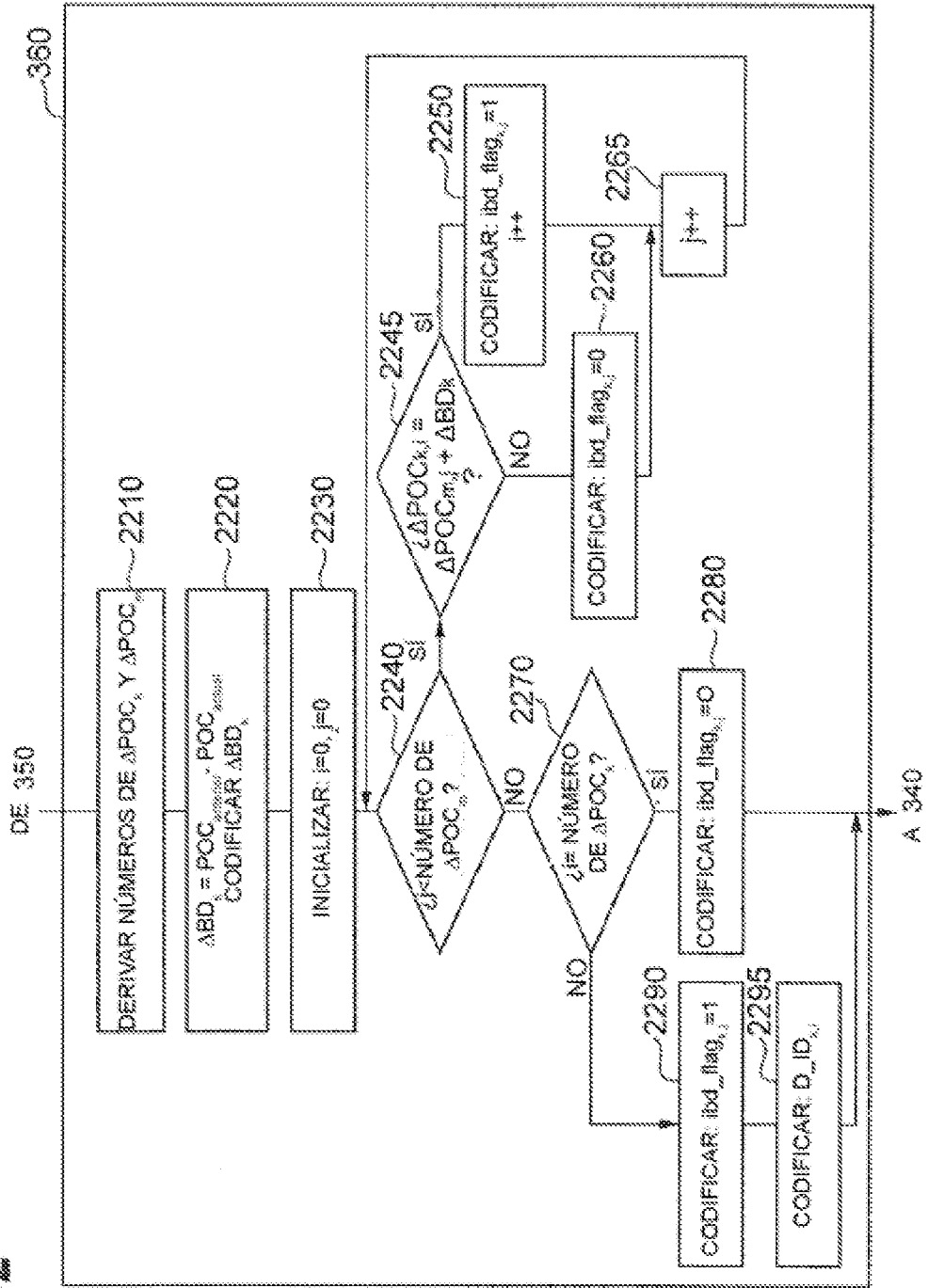


Fig.23

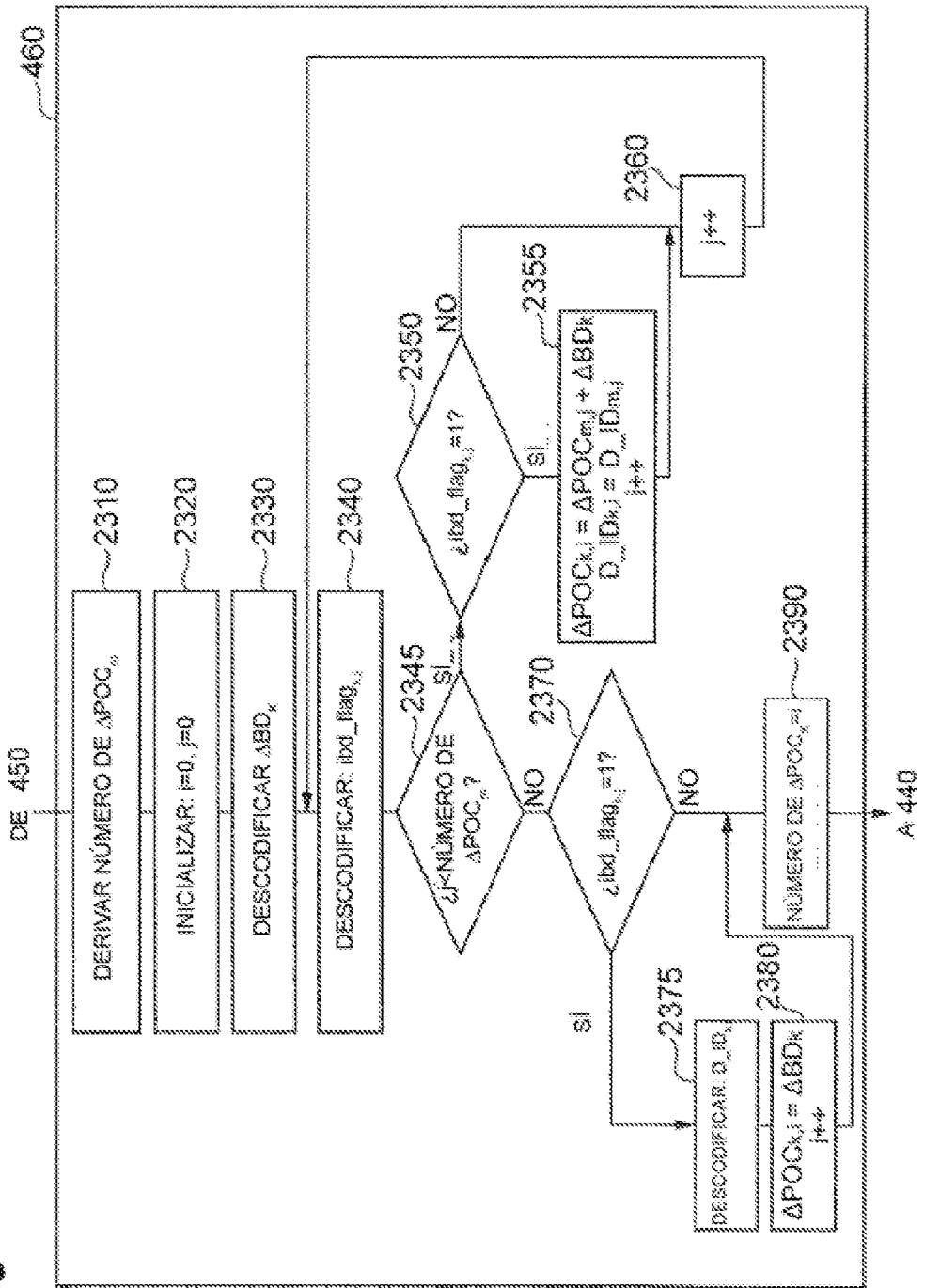


Fig. 24

